

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】令和3年9月16日(2021.9.16)

【公表番号】特表2020-533885(P2020-533885A)

【公表日】令和2年11月19日(2020.11.19)

【年通号数】公開・登録公報2020-047

【出願番号】特願2020-514252(P2020-514252)

【国際特許分類】

H 04 L 27/26 (2006.01)

【F I】

H 04 L 27/26 114

【手続補正書】

【提出日】令和3年8月5日(2021.8.5)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

基地局によって実施されるプロードキャストチャネルをスクランブルするための方法であって、前記方法が、

同期信号( SS )バーストセットの各 SS ブロックグループ中の SS ブロックの数を決定すること、ここにおいて、各 SS ブロックは、物理プロードキャストチャネル( PBC H )と多重化された1次同期信号( PSS )および2次同期信号( SSS )を備え、ここにおいて、前記 PBC H は復調基準信号( DMR S )を備える、と、

各 SS ブロック中の前記 PBC H に関連するビットの数を決定することと、

SS ブロックの前記数とビットの前記数とに基づいてシーケンスを生成することと、

前記 SS ブロックグループ中の SS ブロックの前記数に基づいて前記シーケンスをサブシーケンスに区分することと、

を備え、前記方法が

前記 SS ブロックグループ内の異なる SS ブロックの前記 PBC H に関連する前記ビットのためのスクランブリングコードとして前記シーケンスの各サブシーケンスを適用することと、

前記サブシーケンスのうちの1つを用いてスクランブルされた少なくとも1つの SS ブロックを送信すること、ここにおいて、前記少なくとも1つの SS ブロックの前記 DMR S は、前記少なくとも1つの SS ブロックの SS ブロックインデックスのある数の最下位ビットを備える、と、

を特徴とする、方法。

【請求項2】

前記シーケンスが、基地局の物理セル識別情報( ID )に基づいて生成される擬似雑音( PN )シーケンスである、請求項1に記載の方法。

【請求項3】

前記 PN シーケンスは、前記 PN シーケンスの長さが SS ブロックの前記数とコード化 PBC H ビットの数との積になるように生成される、請求項2に記載の方法。

【請求項4】

前記シーケンスが、基地局の物理セル識別情報( ID )とシステムフレーム番号( SFN )ビットの部分とに基づいて生成される、請求項1に記載の方法。

**【請求項 5】**

前記 P B C H に関する前記ビットが、SS ブロック中でスクランブルされるべき前記 P B C H のペイロードのビットを備え、前記シーケンスは、前記シーケンスの長さが SS ブロックの前記数とスクランブルされるべき P B C H ビットの前記数との積になるように生成される、請求項 1 に記載の方法。

**【請求項 6】**

特定の SS ブロックに適用される特定のサブシーケンスが、前記 SS ブロックグループ内の前記特定の SS ブロックに固有である、請求項 1 に記載の方法。

**【請求項 7】**

特定の SS ブロックに適用される特定のサブシーケンスが、SS バーストセットの別の SS ブロックグループ中の対応する SS ブロックに適用される同じサブシーケンスである、請求項 1 に記載の方法。

**【請求項 8】**

前記 SS ブロックインデックスの残りのビットが、前記少なくとも 1 つの SS ブロックの P B C H のペイロード中に含まれる、請求項 1 に記載の方法。

**【請求項 9】**

前記シーケンスの各サブシーケンスが、前記 D M R S 信号中に含まれる前記 SS ブロックインデックスの前記数の最下位ビットのうちの異なるものに対応する、請求項 1 に記載の方法。

**【請求項 10】**

前記 SS ブロックインデックスの最下位ビットの前記数が、前記 2 つの最下位ビットまたは前記 3 つの最下位ビットを備える、請求項 1 に記載の方法。

**【請求項 11】**

ユーザ機器によって実施されるワイヤレス通信のための方法であって、前記方法が、同期信号 (SS) ブロックセットの少なくとも 1 つのスクランブルされた SS ブロックを受信すること、前記少なくとも 1 つのスクランブルされた SS ブロックは、物理ブロードキャストチャネル (P B C H) と多重化された 1 次同期信号 (P S S) および 2 次同期信号 (S S S) を備え、前記 P B C H は復調基準信号 (D M R S) を備え、ここにおいて、前記 D M R S は、前記少なくとも 1 つのスクランブルされた SS ブロックの SS ブロックインデックスのある数の最下位ビットを備える、と、

前記 D M R S から前記少なくとも 1 つのスクランブルされた SS ブロックの前記インデックスの部分を識別することと、

前記インデックスの前記部分に基づいて、前記少なくとも 1 つのスクランブルされた SS ブロックをスクランブルするために使用されるシーケンスを決定することと、

前記シーケンスに基づいて前記少なくとも 1 つのスクランブルされた SS ブロックの前記 P B C H を復号することと

を特徴とする、方法。

**【請求項 12】**

SS ブロックグループ内の異なる SS ブロックの前記 P B C H を復号するための異なるシーケンスを決定することをさらに備える、請求項 1 に記載の方法。

**【請求項 13】**

異なる SS ブロックグループ内の対応する SS ブロックの前記 P B C H を復号するための前記シーケンスを決定することをさらに備える、請求項 1 に記載の方法。

**【請求項 14】**

プロードキャストチャネルをスクランブルするための基地局であって、前記基地局が、同期信号 (SS) バーストセットの各 SS ブロックグループ中の SS ブロックの数を決定するための手段、ここにおいて、各 SS ブロックは、物理ブロードキャストチャネル (P B C H) と多重化された 1 次同期信号 (P S S) および 2 次同期信号 (S S S) を備え、ここにおいて、前記 P B C H は復調基準信号 (D M R S) を備える、と、

各 SS ブロック中の前記 P B C H に関するビットの数を決定するための手段と、

S S ブロックの前記数とビットの前記数とに基づいてシーケンスを生成するための手段と、

前記 S S ブロックグループ中の S S ブロックの前記数に基づいて前記シーケンスをサブシーケンスに区分するための手段と、

を備え、

S S ブロックグループ内の異なる S S ブロックの前記 P B C H に関する前記ビットのためのスクランプリングコードとして前記シーケンスの各サブシーケンスを適用するための手段と、

前記サブシーケンスのうちの 1 つを用いてスクランブルされた少なくとも 1 つの S S ブロックを送信するための手段、ここにおいて、前記少なくとも 1 つの S S ブロックの前記 D M R S は、前記少なくとも 1 つの S S ブロックの S S ブロックインデックスのある数の最下位ビットを備える、と

を特徴とする、基地局。

**【請求項 1 5】**

ワイヤレス通信のためのユーザ機器であって、前記ユーザ機器が、

同期信号( S S )ブロックセットの少なくとも 1 つのスクランブルされた S S ブロックを受信するための手段、前記少なくとも 1 つのスクランブルされた S S ブロックは、物理プロードキャストチャネル( P B C H )と多重化された 1 次同期信号( P S S )および 2 次同期信号( S S S )を備え、前記 P B C H は復調基準信号( D M R S )を備え、ここにおいて、前記 D M R S は、前記少なくとも 1 つのスクランブルされた S S ブロックの S S ブロックインデックスのある数の最下位ビットを備える、と、

前記 D M R S から前記少なくとも 1 つのスクランブルされた S S ブロックの前記インデックスの部分を識別するための手段と、

前記インデックスの前記部分に基づいて、前記少なくとも 1 つのスクランブルされた S S ブロックをスクランブルするために使用されるシーケンスを決定するための手段と、

前記シーケンスに基づいて前記少なくとも 1 つのスクランブルされた S S ブロックの前記 P B C H を復号するための手段と  
を特徴とする、ユーザ機器。

**【手続補正 2】**

**【補正対象書類名】**明細書

**【補正対象項目名】**0 0 8 0

**【補正方法】**変更

**【補正の内容】**

**【0 0 8 0】**

[0089]本開示の以上の説明は、当業者が本開示を作成または使用することができるよう与えられたものである。本開示への様々な変更は当業者には容易に明らかになり、本明細書で定義された一般原理は、本開示の趣旨または範囲から逸脱することなく他の変形形態に適用され得る。したがって、本開示は、本明細書で説明された例および設計に限定されるものではなく、本明細書で開示された原理および新規の特徴に合致する最も広い範囲を与えられるべきである。

以下に本願の出願当初の特許請求の範囲に記載された発明を付記する。

**[ C 1 ]**

プロードキャストチャネルをスクランブルするための方法であって、前記方法が、  
P B C H をスクランブルする際に使用するためのシーケンスを生成することと、  
S S ブロックグループ中の S S ブロックの数に基づいて前記シーケンスをサブシーケンスに区分することと、

S S ブロックグループ内の異なる S S ブロックの前記 P B C H に関する前記ビットのためのスクランプリングコードとして前記シーケンスの各サブシーケンスを適用することと、

前記サブシーケンスのうちの 1 つを用いてスクランブルされた少なくとも 1 つの S S ブ

ロックを送信することと  
を備える、方法。

[ C 2 ]

前記シーケンスが、基地局の物理セル識別情報（ID）に基づいて生成される擬似雑音（PN）シーケンスである、C 1に記載の方法。

[ C 3 ]

前記PNシーケンスは、前記PNシーケンスの長さがSSブロックの前記数とコード化PBCHビットの数との積になるように生成される、C 2に記載の方法。

[ C 4 ]

前記シーケンスを生成することが、  
同期信号（SS）バーストセットの各SSブロックグループ中のSSブロックの数を決定することと、  
各SSブロック中の前記PBCHに関連するビットの数を決定することと、  
SSブロックの前記数とビットの前記数とに基づいて前記シーケンスを生成することと  
を備える、C 1に記載の方法。

[ C 5 ]

前記シーケンスが、基地局の物理セル識別情報（ID）とシステムフレーム番号（SFN）ビットの部分とに基づいて生成される、C 4に記載の方法。

[ C 6 ]

前記PBCHに関連する前記ビットが、SSブロック中でスクランブルされるべき前記PBCHのペイロードのビットを備える、C 4に記載の方法。

[ C 7 ]

前記シーケンスは、前記シーケンスの長さがSSブロックの前記数とスクランブルされるべきPBCHビットの前記数との積になるように生成される、C 6に記載の方法。

[ C 8 ]

特定のSSブロックに適用される特定のサブシーケンスが、前記SSブロックグループ内の前記特定のSSブロックに固有である、C 1に記載の方法。

[ C 9 ]

特定のSSブロックに適用される特定のサブシーケンスが、SSバーストセットの別のSSブロックグループ中の対応するSSブロックに適用される同じサブシーケンスである、C 1に記載の方法。

[ C 10 ]

前記少なくとも1つのSSブロックのSSブロックインデックスのある数の最下位ビットが、前記少なくとも1つのSSブロックの復調基準信号（DMRS）信号中に含まれる、C 1に記載の方法。

[ C 11 ]

前記SSブロックインデックスの残りのビットが、前記少なくとも1つのSSブロックのPBCHのペイロード中に含まれる、C 10に記載の方法。

[ C 12 ]

前記シーケンスの各サブシーケンスが、前記DMRS信号中に含まれる前記SSブロックインデックスの前記数の最下位ビットのうちの異なるものに対応する、C 10に記載の方法。

[ C 13 ]

前記SSブロックインデックスの最下位ビットの前記数が、前記2つの最下位ビットまたは前記3つの最下位ビットを備える、C 10に記載の方法。

[ C 14 ]

プロードキャストチャネルをスクランブルするための装置であって、

プロセッサと、

前記プロセッサと電子通信しているメモリと、

前記メモリに記憶された命令とを備え、前記命令が、前記プロセッサによって実行され

たとき、前記装置に、

P B C H をスクランブルする際に使用するためのシーケンスを生成することと、  
S S ブロックグループ中の S S ブロックの数に基づいて前記シーケンスをサブシーケンスに区分することと、

S S ブロックグループ内の異なる S S ブロックの前記 P B C H に関連する前記ビットのためのスクランプリングコードとして前記シーケンスの各サブシーケンスを適用することと、

前記サブシーケンスのうちの 1 つを用いてスクランブルされた少なくとも 1 つの S S ブロックを送信することと

を行わせるように動作可能である、装置。

[ C 1 5 ]

前記シーケンスが、基地局の物理セル識別情報 ( I D ) に基づいて生成される擬似雑音 ( P N ) シーケンスである、 C 1 4 に記載の装置。

[ C 1 6 ]

前記 P N シーケンスは、前記 P N シーケンスの長さが S S ブロックの前記数とコード化 P B C H ビットの数との積になるように生成される、 C 1 4 に記載の装置。

[ C 1 7 ]

前記シーケンスを生成することが、

同期信号 ( S S ) バーストセットの各 S S ブロックグループ中の S S ブロックの数を決定することと、

各 S S ブロック中の前記 P B C H に関連するビットの数を決定することと、  
S S ブロックの前記数とビットの前記数とにに基づいて前記シーケンスを生成することとを備える、 C 1 4 に記載の装置。

[ C 1 8 ]

前記シーケンスが、基地局の物理セル識別情報 ( I D ) とシステムフレーム番号 ( S F N ) ビットの部分とにに基づいて生成される、 C 1 7 に記載の装置。

[ C 1 9 ]

前記 P B C H に関する前記ビットが、 S S ブロック中でスクランブルされるべき前記 P B C H のペイロードのビットを備える、 C 1 8 に記載の装置。

[ C 2 0 ]

前記シーケンスは、前記シーケンスの長さが S S ブロックの前記数とスクランブルされるべき P B C H ビットの前記数との積になるように生成される、 C 1 9 に記載の装置。

[ C 2 1 ]

特定の S S ブロックに適用される特定のサブシーケンスが、前記 S S ブロックグループ内の前記特定の S S ブロックに固有である、 C 1 4 に記載の装置。

[ C 2 2 ]

特定の S S ブロックに適用される特定のサブシーケンスが、 S S バーストセットの別の S S ブロックグループ中の対応する S S ブロックに適用される同じサブシーケンスである、 C 1 4 に記載の装置。

[ C 2 3 ]

前記少なくとも 1 つの S S ブロックの S S ブロックインデックスのある数の最下位ビットが、前記少なくとも 1 つの S S ブロックの復調基準信号 ( D M R S ) 信号中に含まれる、 C 1 4 に記載の装置。

[ C 2 4 ]

前記 S S ブロックインデックスの残りのビットが、前記少なくとも 1 つの S S ブロックの P B C H のペイロード中に含まれる、 C 2 3 に記載の装置。

[ C 2 5 ]

前記シーケンスの各サブシーケンスが、前記 D M R S 信号中に含まれる前記 S S ブロックインデックスの前記数の最下位ビットのうちの異なるものに対応する、 C 2 3 に記載の装置。

[ C 2 6 ]

前記 S S ブロックインデックスの最下位ビットの前記数が、前記 2 つの最下位ビットまたは前記 3 つの最下位ビットを備える、C 2 3 に記載の装置。

[ C 2 7 ]

ワイヤレス通信のための方法であって、前記方法が、同期信号( S S )ブロックに関連する復調基準信号( D M R S )を受信することと、前記 D M R S から前記 S S ブロックのインデックスの部分を識別することと、前記インデックスの前記部分に基づいて、前記 S S ブロックをスクランブルするために使用されるシーケンスを決定することと、前記シーケンスに基づいて前記 S S ブロックの物理プロードキャストチャネル( P B C H )を復号することとを備える、方法。

[ C 2 8 ]

前記インデックスの前記部分が、前記インデックスのある数の最下位ビットを備える、C 2 7 に記載の方法。

[ C 2 9 ]

前記 P B C H を前記復号することが、ブラインド復号なしに実施される、C 2 7 に記載の方法。

[ C 3 0 ]

前記シーケンスが、擬似雑音( P N )シーケンスのサブシーケンスを備える、C 2 7 に記載の方法。

[ C 3 1 ]

S S ブロックグループ内の異なる S S ブロックの前記 P B C H を復号するための異なるシーケンスを決定することをさらに備える、C 2 7 に記載の方法。

[ C 3 2 ]

異なる S S ブロックグループ内の対応する S S ブロックの前記 P B C H を復号するための前記シーケンスを決定することをさらに備える、C 2 7 に記載の方法。

[ C 3 3 ]

ワイヤレス通信のための装置であって、前記装置が、プロセッサと、前記プロセッサと電子通信しているメモリと、前記メモリに記憶された命令とを備え、前記命令が、前記プロセッサによって実行されたとき、前記装置に、

同期信号( S S )ブロックに関連する復調基準信号( D M R S )を受信することと、前記 D M R S から前記 S S ブロックのインデックスの部分を識別することと、前記インデックスの前記部分に基づいて、前記 S S ブロックをスクランブルするために使用されるシーケンスを決定することと、前記シーケンスに基づいて前記 S S ブロックの物理プロードキャストチャネル( P B C H )を復号することとを行わせるように動作可能である、装置。

[ C 3 4 ]

前記インデックスの前記部分が、前記インデックスのある数の最下位ビットを備える、C 3 3 に記載の装置。

[ C 3 5 ]

前記 P B C H を前記復号することが、ブラインド復号なしに実施される、C 3 3 に記載の装置。

[ C 3 6 ]

前記シーケンスが、擬似雑音( P N )シーケンスのサブシーケンスを備える、C 3 3 に記載の装置。

[ C 3 7 ]

前記命令が、前記装置に、SS ブロックグループ内の異なる SS ブロックの前記 P B C H を復号するための異なるシーケンスを決定させるようにさらに動作可能である、C 3 3 に記載の装置。

[ C 3 8 ]

前記命令が、前記装置に、異なる SS ブロックグループ内の対応する SS ブロックの前記 P B C H を復号するための前記シーケンスを決定させるようにさらに動作可能である、C 3 3 に記載の装置。

[ C 3 9 ]

プロードキャストチャネルをスクランブルするための装置であって、前記装置が、P B C H をスクランブルする際に使用するためのシーケンスを生成するための手段と、SS ブロックグループ中の SS ブロックの数に基づいて前記シーケンスをサブシーケンスに区分するための手段と、

SS ブロックグループ内の異なる SS ブロックの前記 P B C H に関連する前記ビットのためのスクランブリングコードとして前記シーケンスの各サブシーケンスを適用するための手段と、

前記サブシーケンスのうちの 1 つを用いてスクランブルされた少なくとも 1 つの SS ブロックを送信するための手段とを備える、装置。

[ C 4 0 ]

前記シーケンスが、基地局の物理セル識別情報 (ID) に基づいて生成される擬似雑音 (PN) シーケンスである、C 3 9 に記載の装置。

[ C 4 1 ]

前記 PN シーケンスは、前記 PN シーケンスの長さが SS ブロックの前記数とコード化 P B C H ビットの数との積になるように生成される、C 4 0 に記載の装置。

[ C 4 2 ]

前記シーケンスを生成するための前記手段が、同期信号 (SS) バーストセットの各 SS ブロックグループ中の SS ブロックの数を決定するための手段と、

各 SS ブロック中の前記 P B C H に関連するビットの数を決定するための手段と、SS ブロックの前記数とビットの前記数とにに基づいて前記シーケンスを生成するための手段とをさらに備える、C 3 9 に記載の装置。

[ C 4 3 ]

前記シーケンスが、基地局の物理セル識別情報 (ID) とシステムフレーム番号 (SFN) ビットの部分とにに基づいて生成される、C 4 2 に記載の装置。

[ C 4 4 ]

前記 P B C H に関連する前記ビットが、SS ブロック中でスクランブルされるべき前記 P B C H のペイロードのビットを備える、C 4 2 に記載の装置。

[ C 4 5 ]

前記シーケンスは、前記シーケンスの長さが SS ブロックの前記数とスクランブルされるべき P B C H ビットの前記数との積になるように生成される、C 4 4 に記載の装置。

[ C 4 6 ]

特定の SS ブロックに適用される特定のサブシーケンスが、前記 SS ブロックグループ内の前記特定の SS ブロックに固有である、C 3 9 に記載の装置。

[ C 4 7 ]

特定の SS ブロックに適用される特定のサブシーケンスが、SS バーストセットの別の SS ブロックグループ中の対応する SS ブロックに適用される同じサブシーケンスである、C 3 9 に記載の装置。

[ C 4 8 ]

前記少なくとも 1 つの SS ブロックの SS ブロックインデックスのある数の最下位ビッ

トが、前記少なくとも 1 つの S S ブロックの復調基準信号 ( D M R S ) 信号中に含まれる、 C 3 9 に記載の装置。

[ C 4 9 ]

前記 S S ブロックインデックスの残りのビットが、前記少なくとも 1 つの S S ブロックの P B C H のペイロード中に含まれる、 C 4 8 に記載の装置。

[ C 5 0 ]

前記シーケンスの各サブシーケンスが、前記 D M R S 信号中に含まれる前記 S S ブロックインデックスの前記数の最下位ビットのうちの異なるものに対応する、 C 4 8 に記載の装置。

[ C 5 1 ]

前記 S S ブロックインデックスの最下位ビットの前記数が、前記 2 つの最下位ビットまたは前記 3 つの最下位ビットを備える、 C 4 8 に記載の装置。

[ C 5 2 ]

ワイヤレス通信のための装置であって、前記装置が、

同期信号 ( S S ) ブロックに関連する復調基準信号 ( D M R S ) を受信するための手段と、

前記 D M R S から前記 S S ブロックのインデックスの部分を識別するための手段と、前記インデックスの前記部分に基づいて、前記 S S ブロックをスクランブルするために使用されるシーケンスを決定するための手段と、

前記シーケンスに基づいて前記 S S ブロックの物理ブロードキャストチャネル ( P B C H ) を復号するための手段と  
を備える、装置。

[ C 5 3 ]

前記インデックスの前記部分が、前記インデックスのある数の最下位ビットを備える、 C 5 2 に記載の装置。

[ C 5 4 ]

前記 P B C H を前記復号することが、プラインド復号なしに実施される、 C 5 2 に記載の装置。

[ C 5 5 ]

前記シーケンスが、擬似雑音 ( P N ) シーケンスのサブシーケンスを備える、 C 5 2 に記載の装置。

[ C 5 6 ]

S S ブロックグループ内の異なる S S ブロックの前記 P B C H を復号するための異なるシーケンスを決定するための手段をさらに備える、 C 5 2 に記載の装置。

[ C 5 7 ]

異なる S S ブロックグループ内の対応する S S ブロックの前記 P B C H を復号するための前記シーケンスを決定するための手段をさらに備える、 C 5 2 に記載の装置。