



(19) REPUBLIKA HRVATSKA
DRŽAVNI ZAVOD ZA
INTELEKTUALNO VLASNIŠTVO



(10) Identifikator
dokumenta:

HR P20131009 T1

HR P20131009 T1

(12) **PRIJEVOD PATENTNIH ZAHTJEVA
EUROPSKOG PATENTA**

(51) MKP:

G06F 9/455 (2006.01)
G06F 9/30 (2006.01)

(46) Datum objave prijevoda patentnih zahtjeva: 06.12.2013.

(21) Broj predmeta: P20131009T

(22) Datum podnošenja zahtjeva u HR: 23.10.2013.

(86) Broj međunarodne prijave: PCT/EP2010067045
Datum podnošenja međunarodne prijave: 08.11.2010.

(96) Broj europske prijave patenta: EP 10775820.3
Datum podnošenja europske prijave patenta: 08.11.2010.

(87) Broj međunarodne objave: WO 2011160723
Datum međunarodne objave: 29.12.2011.

(97) Broj objave europske prijave patenta: EP 2430532 A1
Datum objave europske prijave patenta: 21.03.2012.

(97) Broj objave europskog patenta: EP 2430532 B1
Datum objave europskog patenta: 16.10.2013.

(31) Broj prve prijave: 822368

(32) Datum podnošenja prve prijave: 24.06.2010.

(33) Država ili organizacija podnošenja prve prijave: US

(73) Nositelj patenta:

**International Business Machines Corporation, New Orchard Road,
Armonk, 10504 NY, US**

(72) Izumitelji:

**Dan Greiner, Ibm Corporation, Mail Drop Svl /090/f374, 555 Bailey
Avenue, Santa Teresa Lab, San Jose, 95141-1003 CA, US
Damian Leo Osisek, Ibm Corporation Mail Drop G28g/250-2 1701 North
Street, Endicott, 13760-5553 NY, US
Timothy Slegel, Ibm Corporation Mail Drop Ms-p310 2455 South Road,
Poughkeepsie, 12601-5400 NY, US
Lisa Heller, Ibm Corporation Mail Drop A85/p310 2455 South Road,
Poughkeepsie, 12601-5400 NY, US**

(74) Zastupnik:

ZMP IP d.o.o., 10000 Zagreb, HR

(54) Naziv izuma:

**OBJEKT S FUNKCIJOM VIRTUALIZACIJE ZA BLOKIRANJE FUNKCIJE NAREDBE ZA
VIŠESTRUKU NAREDBU VIRTUALNOG PROCESORA**

HR P20131009 T1

PATENTNI ZAHTJEVI

- 5 1. Računalna ugrađena metoda za blokiranje specifičnih funkcija za izvedbu pomoću naredbe za izvršavanje od strane logičkog procesora koju izvršava virtualni uređaj, metoda obuhvaća:
 postavljanje (1251) vrijednosti blokiranja naredbe (1008) definirane za virtualni uređaj, za blokiranje izvršavanja naredbe, vrijednost blokiranja naredbe ukazuje na dozvoljene funkcije;
 10 dohvaćanje (1252), pomoću navedenog logičkog procesora, naredbe (1101) za izvršavanje od strane logičkog procesora, naredba obuhvaća operacijski kod i specificira kod funkcije (1102) za množinu kodova funkcije, kod funkcije se koristi za odabir funkcije koja se treba izvesti putem naredbe, naredba je podržana jednim ili više fizičkih procesora;
 određivanje (1253) vrijednosti blokiranja naredbe za dohvaćenu naredbu koja ima kod funkcije, usporedbom (1253) vrijednosti blokiranja naredbe definirane za virtualni uređaj s operacijskim kodom dohvaćene naredbe;
 15 uzvratno na vrijednost blokiranja naredbe koja dozvoljava (1007, 1255) izvršavanje naredbe koja ima kod funkcije, izvršavanje dohvaćene naredbe od strane logičkog procesora; i
 uzvratno na vrijednost blokiranja naredbe koja ne dozvoljava (1006, 1256) izvršavanje naredbe koja ima kod funkcije, blokiranje izvršavanja dohvaćene naredbe i uzrokovanje događaja izuzeća programa.
- 20 2. Metoda u skladu s patentnim zahtjevom 1, nadalje obuhvaća:
 vrijednost blokiranja naredbe (1008) koja je bila definirana za virtualni uređaj za blokiranje izvođenja funkcija koje treba izvesti naredba, postavljanje vrijednosti blokiranja naredbe uzvratno na omogućavanje izvođenja virtualnom uređaju na fizičkom procesoru.;
 postavljanje (1351) druge vrijednosti blokiranja naredbe definirane za drugi virtualni uređaj koji se izvršava na drugom logičkom procesoru, postavljanje druge vrijednosti blokiranja naredbe uzvratno na omogućavanje
 25 izvođenja drugom virtualnom uređaju na fizičkom procesoru; i
 uzvratno na drugu vrijednost blokiranja naredbe koja dozvoljava (1352) izvršavanje naredbe koja ima kod funkcije, dozvoljavanje izvršavanja naredbe od strane drugog logičkog procesora; i
 uzvratno na drugu vrijednost blokiranja naredbe koja ne dozvoljava (1256) izvršavanje naredbe koja ima kod funkcije, blokiranje izvršavanja naredbe od strane drugog logičkog procesora.
- 30 3. Metoda u skladu s patentnim zahtjevom 1, pri čemu određivanje vrijednosti blokiranja naredbe nadalje obuhvaća korake:
 korištenja operacijskog koda za indeksiranje u tablici (907) za lociranje vrijednosti blokiranja naredbe definirane za virtualni uređaj, vrijednost blokiranja naredbe obuhvaća polje dozvole (1002, 1003);
 korištenje polja dozvole za određivanje dozvoljenih funkcija usporedbom s kodom funkcije dohvaćene naredbe; i
 35 uzvratno na funkciju koja je dozvoljena funkcija, određivanje (1007) da je izvršavanje naredbe dozvoljeno; i
 uzvratno na funkciju koja nije dozvoljena funkcija, određivanje (1006) da izvršavanje naredbe nije dozvoljeno.
4. Metoda u skladu s patentnim zahtjevom 1, nadalje obuhvaća korake:
 određivanja da li je naredba dozvoljena naredba povezivanjem operacijskog koda naredbe s vrijednosti blokiranja naredbe.
- 40 5. Računalni sustav za blokiranje specifičnih naredbi za izvršavanje od strane procesora, obuhvaća:
 memoriju;
 procesor u komunikaciji s memorijom, procesor obuhvaća element za dohvaćanje naredbe za dohvaćanje naredbi iz memorije i jedan ili više izvršnih elemenata za izvršavanje dohvaćenih naredbi;
 pri čemu je računalni sustav konfiguriran za izvođenje metode u skladu s bilo kojim od patentnih zahtjeva 1 do 4.
- 45 6. Računalni program koji se može unijeti u memoriju računalnog sustava iz patentnog zahtjeva 5, obuhvaća dijelove koda programa za izvođenje, kad se navedeni program izvodi na računalnom sustavu, koraka metode u skladu s patentnim zahtjevima 1 do 4.