

(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2020-167405

(P2020-167405A)

(43) 公開日 令和2年10月8日 (2020.10.8)

(51) Int.Cl.	F I	テーマコード (参考)
H O 1 L 21/683 (2006.01)	H O 1 L 21/68 R	5 F O O 4
H O 1 L 21/3065 (2006.01)	H O 1 L 21/302 I O I G	5 F O 4 5
H O 1 L 21/205 (2006.01)	H O 1 L 21/205	5 F 1 3 1
H O 2 N 13/00 (2006.01)	H O 2 N 13/00 D	

審査請求 未請求 請求項の数 11 O L (全 20 頁)

(21) 出願番号	特願2020-51447 (P2020-51447)	(71) 出願人	000010087
(22) 出願日	令和2年3月23日 (2020.3.23)		T O T O 株式会社
(31) 優先権主張番号	特願2019-62371 (P2019-62371)		福岡県北九州市小倉北区中島2丁目1番1号
(32) 優先日	平成31年3月28日 (2019.3.28)	(74) 代理人	100108062
(33) 優先権主張国・地域又は機関	日本国 (JP)		弁理士 日向寺 雅彦
		(74) 代理人	100168332
			弁理士 小崎 純一
		(74) 代理人	100146592
			弁理士 市川 浩
		(72) 発明者	籾山 大
			福岡県北九州市小倉北区中島2丁目1番1号 T O T O 株式会社内

最終頁に続く

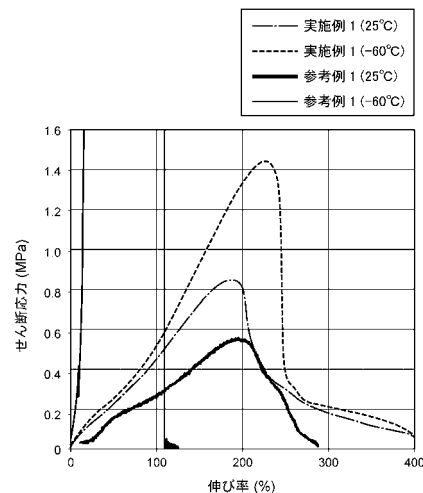
(54) 【発明の名称】 静電チャック

(57) 【要約】

【課題】極低温の環境下における、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる静電チャックを提供する。

【解決手段】セラミック誘電体基板と、前記セラミック誘電体基板を支持する金属製のベースプレートと、前記セラミック誘電体基板と前記ベースプレートとの間に設けられ、樹脂材料を含む接合層と、を備え、 -60°C における前記接合層の接合強度 $\beta 1$ は、 0.4MPa 以上 1.0MPa 以下であることを特徴とする静電チャック。

【選択図】図6



【特許請求の範囲】

【請求項 1】

セラミック誘電体基板と、
前記セラミック誘電体基板を支持する金属製のベースプレートと、
前記セラミック誘電体基板と前記ベースプレートとの間に設けられ、樹脂材料を含む接合層と、
を備え、
−60℃における前記接合層の接合強度 $\beta 1$ は、0.4 MPa 以上 10 MPa 以下であることを特徴とする静電チャック。

【請求項 2】

10

前記接合強度 $\beta 1$ は、0.4 MPa 以上 2.0 MPa 以下であることを特徴とする請求項 1 記載の静電チャック。

【請求項 3】

セラミック誘電体基板と、
前記セラミック誘電体基板を支持する金属製のベースプレートと、
前記セラミック誘電体基板と前記ベースプレートとの間に設けられ、樹脂材料を含む接合層と、
を備え、
25℃における前記接合層の接合強度 $\beta 2$ に対する−60℃における前記接合層の接合強度 $\beta 1$ の比 $\beta 1 / \beta 2$ は、0.6 以上 10 以下であることを特徴とする静電チャック。

20

【請求項 4】

前記比 $\beta 1 / \beta 2$ は、0.8 以上であることを特徴とする請求項 3 記載の静電チャック。

【請求項 5】

−60℃における前記接合層の弾性率 $\gamma 1$ は、0.1 MPa 以上 10 MPa 以下であることを特徴とする請求項 1～4 のいずれか 1 つに記載の静電チャック。

【請求項 6】

25℃における前記接合層の弾性率 $\gamma 2$ に対する−60℃における前記接合層の弾性率 $\gamma 1$ の比 $\gamma 1 / \gamma 2$ は、0.6 以上 30 以下であることを特徴とする請求項 1～5 のいずれか 1 つに記載の静電チャック。

30

【請求項 7】

−60℃における前記接合層の伸び率 $\alpha 1$ は、120% 以上であることを特徴とする請求項 1～6 のいずれか 1 つに記載の静電チャック。

【請求項 8】

25℃における前記接合層の伸び率 $\alpha 2$ に対する−60℃における前記接合層の伸び率 $\alpha 1$ の比 $\alpha 1 / \alpha 2$ は、0.60 以上であることを特徴とする請求項 1～7 のいずれか 1 つに記載の静電チャック。

【請求項 9】

−60℃における前記接合層の接合強度 $\beta 1$ は、0.4 MPa 以上 1.9 MPa 以下であることを特徴とする請求項 3～8 のいずれか 1 つに記載の静電チャック。

40

【請求項 10】

前記セラミック誘電体基板は、酸化アルミニウム、窒化アルミニウム、炭化ケイ素、窒化ケイ素、及び酸化イットリウムのうち少なくとも 1 つを含むことを特徴とする請求項 1～9 のいずれか 1 つに記載の静電チャック。

【請求項 11】

前記セラミック誘電体基板は、酸化アルミニウムを含むことを特徴とする請求項 10 記載の静電チャック。

【発明の詳細な説明】

【技術分野】

【0001】

50

本発明の態様は、一般的に、静電チャックに関する。

【背景技術】

【0002】

エッチング、CVD (Chemical Vapor Deposition)、スパッタリング、イオン注入、アッシング、露光、検査などを行う基板処理装置において、半導体ウェーハやガラス基板などの被吸着物（対象物）を吸着保持する手段として静電チャックが用いられている。

【0003】

静電チャックは、アルミナ等のセラミック誘電体基板の間に電極を挟み込み、焼成することで作製される。静電チャックは、内蔵する電極に静電吸着用電力を印加し、シリコンウェーハ等の基板を静電力によって吸着するものである。

10

【0004】

近年、このような基板処理装置において、プロセスの微細化に伴い、加工精度の向上のために、従来よりも低温の環境下で処理を行うことが検討されている。これに伴い、静電チャックにおいても、従来よりも低温の環境下で使用できる低温耐性が求められている。

【先行技術文献】

【特許文献】

【0005】

【特許文献1】特開2003-273202号公報

【発明の概要】

【発明が解決しようとする課題】

20

【0006】

従来の静電チャックは、例えば -20°C 程度の低温の環境下では使用可能であるが、 -60°C 以下の極低温の環境下では、セラミック誘電体基板とベースプレートとを接合する接合層の柔軟性が低下し、セラミック誘電体基板がベースプレートから剥離したり、例えば表面パターン、形状、厚さ等によってはセラミック誘電体基板が割れて破損したりするおそれがあるとの知見を得た。

【0007】

本発明は、かかる課題の認識に基づいてなされたものであり、極低温の環境下における、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる静電チャックを提供することを目的とする。

30

【課題を解決するための手段】

【0008】

第1の発明は、セラミック誘電体基板と、前記セラミック誘電体基板を支持する金属製のベースプレートと、前記セラミック誘電体基板と前記ベースプレートとの間に設けられ、樹脂材料を含む接合層と、を備え、 -60°C における前記接合層の接合強度 $\beta 1$ は、 0.4MPa 以上 10MPa 以下であることを特徴とする静電チャックである。

【0009】

この静電チャックによれば、 -60°C 以下の極低温の環境下において、セラミック誘電体基板の及びベースプレートの間に位置する接合層のアンカー効果が弱くなり過ぎない。これにより、極低温の環境下において、セラミック誘電体基板とベースプレートとをより確実に接合させることができる。また、この静電チャックによれば、 -60°C 以下の極低温の環境下において、セラミック誘電体基板及びベースプレートの間に位置する接合層のアンカー効果が強くなり過ぎない。これにより、極低温の環境下において、セラミック誘電体基板にかかる応力を抑制し、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる。

40

【0010】

第2の発明は、第1の発明において、前記接合強度 $\beta 1$ は、 0.4MPa 2.0MPa 以下であることを特徴とする静電チャックである。

【0011】

この静電チャックによれば、 -60°C 以下の極低温の環境下において、セラミック誘電

50

体基板及びベースプレートの上に位置する接合層のアンカー効果が弱くなり過ぎることをさらに抑制できる。これにより、極低温の環境下において、セラミック誘電体基板とベースプレートとをさらに確実に接合させることができる。また、この静電チャックによれば、 -60°C 以下の極低温の環境下において、セラミック誘電体基板及びベースプレートの上に位置する接合層のアンカー効果が強くなり過ぎることをさらに抑制できる。これにより、極低温の環境下において、セラミック誘電体基板にかかる応力をさらに抑制し、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れをさらに抑制できる。

【0012】

第3の発明は、セラミック誘電体基板と、前記セラミック誘電体基板を支持する金属製のベースプレートと、前記セラミック誘電体基板と前記ベースプレートとの間に設けられ、樹脂材料を含む接合層と、を備え、 25°C における前記接合層の接合強度 β_2 に対する -60°C における前記接合層の接合強度 β_1 の比 β_1/β_2 は、 0.6 以上 1.0 以下であることを特徴とする静電チャックである。

【0013】

この静電チャックによれば、室温でも -60°C 以下の極低温の環境下でも、セラミック誘電体基板及びベースプレートの上に位置する接合層の十分な接合強度を維持することができ、セラミック誘電体基板とベースプレートとの強固な接合を維持することができる。また、この静電チャックによれば、室温でも -60°C 以下の極低温の環境下でも、セラミック誘電体基板及びベースプレートの上に位置する接合層の効果を十分に抑制することができる。これにより、室温から極低温の環境下においた際に、セラミック誘電体基板にかかる応力を抑制し、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる。

【0014】

第4の発明は、第3の発明において、前記比 β_1/β_2 は、 0.8 以上であることを特徴とする静電チャックである。

【0015】

この静電チャックによれば、室温でも -60°C 以下の極低温の環境下でも、セラミック誘電体基板及びベースプレートの上に位置する接合層の十分な接合強度をより確実に維持することができ、セラミック誘電体基板とベースプレートとの強固な接合をより確実に維持することができる。また、この静電チャックによれば、室温でも -60°C 以下の極低温の環境下でも、セラミック誘電体基板及びベースプレートの上に位置する接合層の効果をより確実に抑制することができる。これにより、室温から極低温の環境下においた際に、セラミック誘電体基板にかかる応力をさらに抑制し、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れをさらに抑制できる。

【0016】

第5の発明は、第1～第4のいずれか1つの発明において、 -60°C における前記接合層の弾性率 γ_1 は、 0.1MPa 以上 10MPa 以下であることを特徴とする静電チャックである。

【0017】

この静電チャックによれば、 -60°C 以下の極低温の環境下において、接合層が十分な復元性を有するため、セラミック誘電体基板とベースプレートとの間に応力が生じた際にも、セラミック誘電体基板の反りを抑制しやすい。これにより、極低温の環境下における、対象物の面内温度均一性の悪化を抑制できる。また、この静電チャックによれば、 -60°C 以下の極低温の環境下において、接合層が硬くなり過ぎることを抑制できる。これにより、極低温の環境下において、セラミック誘電体基板にかかる応力を抑制し、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる。

【0018】

第6の発明は、第1～第5のいずれか1つの発明において、 25°C における前記接合層

の弾性率 γ_2 に対する -60°C における前記接合層の弾性率 γ_1 の比 γ_1 / γ_2 は、 0.6 以上 3.0 以下であることを特徴とする静電チャックである。

【0019】

この静電チャックによれば、室温でも -60°C 以下の極低温の環境下でも、接合層が十分な復元性を維持するため、セラミック誘電体基板とベースプレートとの間に応力が生じた際にも、セラミック誘電体基板の反りを抑制しやすい。これにより、室温から極低温の環境下においた際に、対象物の面内温度均一性の悪化を抑制できる。また、この静電チャックによれば、室温でも -60°C 以下の極低温の環境下でも、接合層が硬くなり過ぎることを抑制できる。これにより、室温から極低温の環境下においた際に、セラミック誘電体基板にかかる応力を抑制し、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる。

10

【0020】

第7の発明は、第1～第6のいずれか1つの発明において、 -60°C における前記接合層の伸び率 α_1 は、 120% 以上であることを特徴とする静電チャックである。

【0021】

この静電チャックによれば、 -60°C 以下の極低温の環境下において、接合層が十分な伸び率を有しているため、接合層に十分な柔軟性を確保することができる。これにより、極低温の環境下において、セラミック誘電体基板にかかる応力を抑制し、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる。

【0022】

第8の発明は、第1～第7のいずれか1つの発明において、 25°C における前記接合層の伸び率 α_2 に対する -60°C における前記接合層の伸び率 α_1 の比 α_1 / α_2 は、 0.60 以上であることを特徴とする静電チャックである。

20

【0023】

この静電チャックによれば、室温から -60°C 以下の極低温の環境下においた際に、セラミック誘電体基板とベースプレートとの間の熱膨張率差を緩和することができる。これにより、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる。

【0024】

第9の発明は、第3～第8のいずれか1つの発明において、 -60°C における前記接合層の接合強度 β_1 は、 0.4MPa 以上 1.9MPa 以下であることを特徴とする静電チャックである。

30

【0025】

この静電チャックによれば、 -60°C 以下の極低温の環境下において、セラミック誘電体基板及びベースプレートの間に位置する接合層のアンカー効果が弱くなり過ぎない。これにより、極低温の環境下において、セラミック誘電体基板とベースプレートとをより確実に接合させることができる。また、この静電チャックによれば、 -60°C 以下の極低温の環境下において、セラミック誘電体基板及びベースプレートの間に位置する接合層のアンカー効果が強くなり過ぎない。これにより、極低温の環境下において、セラミック誘電体基板にかかる応力を抑制し、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる。

40

【0026】

第10の発明は、第1～第9のいずれか1つの発明において、前記セラミック誘電体基板は、酸化アルミニウム、窒化アルミニウム、炭化ケイ素、窒化ケイ素、及び酸化イットリウムのうち少なくとも1つを含むことを特徴とする静電チャックである。

【0027】

実施形態に係る静電チャックにおいては、例えば、これらのセラミックを含むセラミック誘電体基板を用いることで、耐プラズマ性、機械的特性の安定性、熱伝導性、電気絶縁性等の種々の特性に優れた静電チャックを提供することができる。

【0028】

50

第 11 の発明は、第 10 の発明において、前記セラミック誘電体基板は、酸化アルミニウムを含むことを特徴とする静電チャックである。

【0029】

この静電チャックによれば、セラミック誘電体基板が酸化アルミニウムを含むことで、耐プラズマ性と機械的強度を両立することができる。

【発明の効果】

【0030】

本発明の態様によれば、 -60°C 以下の極低温の環境下における、セラミック誘電体基板のベースプレートからの剥離や、セラミック誘電体基板の割れを抑制できる静電チャックが提供される。

【図面の簡単な説明】

【0031】

【図 1】実施形態に係る静電チャックを模式的に表す断面図である。

【図 2】図 2 (a) ~ 図 2 (c) は、接合層の伸び率及び接合強度の測定方法を表す説明図である。

【図 3】接合層の弾性率の算出方法を表す説明図である。

【図 4】接合層の伸び率及び接合強度の測定箇所を例示する説明図である。

【図 5】実施形態に係る静電チャックの接合層の一例の物性を表すグラフである。

【図 6】実施形態に係る静電チャックの接合層の一例の物性を表すグラフである。

【図 7】実施形態に係る静電チャックの接合層の一例の物性を表す表である。

【図 8】実施形態に係る静電チャックの接合層の一例の物性を表す表である。

【図 9】実施形態に係る静電チャックを備えたウェーハ処理装置を模式的に表す断面図である。

【発明を実施するための形態】

【0032】

以下、本発明の実施の形態について図面を参照しつつ説明する。なお、各図面中、同様の構成要素には同一の符号を付して詳細な説明は適宜省略する。

【0033】

図 1 は、実施形態に係る静電チャックを例示する模式的断面図である。

図 1 に表したように、静電チャック 110 は、セラミック誘電体基板 11 と、ベースプレート 50 と、接合層 60 と、を備える。

【0034】

セラミック誘電体基板 11 は、例えば焼結セラミックによる平板状の基材である。セラミック誘電体基板 11 は、例えば、酸化アルミニウム（アルミナ： Al_2O_3 ）、窒化アルミニウム、炭化ケイ素、窒化ケイ素、及び酸化イットリウム（イットリア： Y_2O_3 ）のうち少なくとも 1 つを含む。実施形態に係る静電チャック 110 においては、例えば、これらのセラミックを含むセラミック誘電体基板 11 を用いることで、耐プラズマ性、機械的特性（例えば、機械的強度）の安定性、熱伝導性、電気絶縁性等の種々の特性に優れた静電チャックを提供することができる。

【0035】

セラミック誘電体基板 11 は、酸化アルミニウムを含むことが好ましい。セラミック誘電体基板 11 が酸化アルミニウムを含むことで、耐プラズマ性と機械的強度を両立することができる。また、セラミック誘電体基板 11 が酸化アルミニウムを含むことで、セラミック誘電体基板 11 の透明性を高くして、赤外線透過率を向上させ熱伝達を促進させることができる。また、高い焼結性を備えているため、例えば焼結助剤を用いることなく緻密な焼結体を形成でき、面内の熱分布を最小に保つことができる。

【0036】

セラミック誘電体基板 11 は、高純度の酸化アルミニウムで形成されることが好ましい。セラミック誘電体基板 11 における酸化アルミニウムの濃度は、例えば、90 質量パーセント（mass %）以上 100 mass % 以下、好ましくは、95 質量パーセント（mass %）

10

20

30

40

50

mass%)以上100mass%以下、より好ましくは、99質量パーセント(mass%)以上100mass%以下である。高純度の酸化アルミニウムを用いることで、セラミック誘電体基板11の耐プラズマ性を向上させることができる。なお、酸化アルミニウムの濃度は、蛍光X線分析などにより測定することができる。

【0037】

セラミック誘電体基板11は、第1主面11aと、第2主面11bと、を有する。第1主面11aは、吸着の対象物Wが載置される面である。第2主面11bは、第1主面11aとは反対側の面である。吸着の対象物Wは、例えば、シリコンウェーハなどの半導体基板である。

【0038】

なお、本願明細書において、ベースプレート50からセラミック誘電体基板11に向かう方向をZ軸方向とする。Z軸方向は、例えば、各図に例示する通り、第1主面11aと第2主面11bとを結ぶ方向である。Z軸方向は、例えば、第1主面11a及び第2主面11bに対して略垂直な方向である。Z軸方向と直交する方向の1つをX軸方向、Z軸方向及びX軸方向に直交する方向をY軸方向ということにする。本願明細書において、「面内」とは、例えばX-Y平面内である。

【0039】

セラミック誘電体基板11の内部には、電極層12が設けられる。電極層12は、第1主面11aと、第2主面11bと、の間に設けられる。すなわち、電極層12は、セラミック誘電体基板11の中に挿入されるように設けられる。電極層12は、例えば、セラミック誘電体基板11に一体焼結されることで内蔵されてもよい。

【0040】

電極層12は、セラミック誘電体基板11の第1主面11a及び第2主面11bに沿って薄膜状に設けられている。電極層12は、対象物Wを吸着保持するための吸着電極である。電極層12は、単極型でも双極型でもよい。図1に表した電極層12は双極型であり、同一面上に2極の電極層12が設けられている。

【0041】

電極層12には、セラミック誘電体基板11の第2主面11b側に延びる接続部20が設けられている。接続部20は、電極層12と導通するビア(中実型)やビアホール(中空型)、もしくは金属端子をロウ付けなどの適切な方法で接続したものである。

【0042】

静電チャック110は、吸着用電源505(図9参照)から電極層12に電圧(吸着用電圧)を印加することによって、電極層12の第1主面11a側に電荷を発生させ、静電力によって対象物Wを吸着保持する。

【0043】

セラミック誘電体基板11の厚さT1は、例えば、5mm以下である。セラミック誘電体基板11の厚さT1は、Z軸方向におけるセラミック誘電体基板11の長さである。換言すれば、セラミック誘電体基板11の厚さT1は、Z軸方向における第1主面11aと第2主面11bとの間の距離である。このように、セラミック誘電体基板11を薄くすることで、高周波電源504(図9参照)に接続されるベースプレート50と上部電極510(図9参照)との間の距離を短くすることができる。

【0044】

ベースプレート50は、セラミック誘電体基板11を支持する部材である。セラミック誘電体基板11は、接合層60を介してベースプレート50の上に固定される。つまり、接合層60は、セラミック誘電体基板11と、ベースプレート50と、の間に設けられている。

【0045】

接合層60は、樹脂材料を含む。実施形態において、接合層60は、極低温下において柔軟性を保つことが可能に構成される。例えば、接合層60は、シリコン系、アクリル系、変性シリコン系、あるいはエポキシ系の高分子材料であって炭素(C)、水素(H

10

20

30

40

50

）、窒素（N）、ケイ素（Si）、及び酸素（O）の少なくとも1つを主成分とする高分子材料を含む。

ここで、本願明細書において、「極低温」とは、 -60°C 以下の低温環境をいう。具体的には、 $-60^{\circ}\text{C}\sim-120^{\circ}\text{C}$ をいう。

【0046】

接合層60は、シリコーンを含むことが好ましい。接合層60が柔軟性に優れたシリコーンを含むことで、極低温の環境下において、接合層60の柔軟性が維持されやすい。これにより、極低温の環境下における、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れをより確実に抑制できる。

【0047】

接合層60において、シリコーンとして、シロキサン骨格に種々の官能基が結合した分子構造を有するシリコーンを用いることができる。より具体的には、シロキサン骨格に結合した官能基は、例えばメチル基、エチル基、プロピル基、ブチル基、フェニル基、及びヘキシル基のうち少なくとも1つを含むことが好ましい。接合層60にこのような官能基を含むシリコーンを用いることで、極低温の環境下において、接合層60の耐寒性、強度、伸び率等を高めることができる。

【0048】

接合層60は、無機フィラーをさらに含むことが好ましい。接合層60が無機フィラーをさらに含むことで、極低温の環境下における、対象物Wの面内温度均一性を向上させることができる。

【0049】

無機フィラーは、ケイ素（Si）及びアルミニウム（Al）のうち少なくとも1つの元素と、炭素（C）、窒素（N）、及び酸素（O）のうち少なくとも1つの元素と、を有する少なくとも1つの化合物を含むことが好ましい。より具体的には、無機フィラーは、例えば、 Al_2O_3 、 SiC 、 AlN 、 Si_3N_4 、 AlON 、 SiAlON 、及び SiO_2 のうち少なくとも1つを含むことが好ましい。接合層60がこのような無機フィラーを含むことで、極低温の環境下において、接合層60の熱伝導性や機械的特性の安定性を高めることができる。

【0050】

ベースプレート50は、例えば、アルミニウムなどの金属製である。ベースプレート50は、例えば、上部50aと下部50bとに分けられており、上部50aと下部50bとの間に連通路55が設けられている。連通路55は、一端側が入力路51に接続され、他端側が出力路52に接続される。

【0051】

ベースプレート50は、静電チャック110の温度調整を行う役目も果たす。例えば、静電チャック110を冷却する場合には、入力路51からヘリウムガスなどの冷却媒体を流入し、連通路55を通過させ、出力路52から流出させる。これにより、冷却媒体によってベースプレート50の熱を吸収し、その上に取り付けられたセラミック誘電体基板11を冷却することができる。一方、静電チャック110を保温する場合には、連通路55内に保温媒体を入れることも可能である。セラミック誘電体基板11やベースプレート50に発熱体を内蔵させることも可能である。ベースプレート50やセラミック誘電体基板11の温度を調整することで、静電チャック110によって吸着保持される対象物Wの温度を調整することができる。

【0052】

この例では、セラミック誘電体基板11の第1主面11a側に、溝14が設けられている。溝14は、第1主面11aから第2主面11bに向かう方向（Z軸方向）に窪み、X-Y平面内において連続して延びている。第1主面11aにおいて、溝14が設けられていない領域の少なくとも一部には、複数の凸部13（ドット）が設けられる。対象物Wは、複数の凸部13の上に載置され、複数の凸部13により支持される。凸部13は、対象物Wの裏面と接する面である。複数の凸部13が設けられていれば、静電チャック110

10

20

30

40

50

に載置された対象物Wの裏面と第1主面11aとの間に空間が形成される。凸部13の高さ、数、凸部13の面積比率、形状などを適宜選択することで、例えば、対象物Wに付着するパーティクルを好ましい状態にすることができる。例えば、複数の凸部13の高さ（Z軸方向における寸法）は、 $1\mu\text{m}$ 以上 $100\mu\text{m}$ 以下、好ましくは $1\mu\text{m}$ 以上 $30\mu\text{m}$ 以下、より好ましくは $5\mu\text{m}$ 以上 $15\mu\text{m}$ 以下とすることができる。

【0053】

セラミック誘電体基板11は、溝14と接続された貫通孔15を有する。貫通孔15は、第2主面11bから第1主面11aにかけて設けられる。すなわち、貫通孔15は、第2主面11bから第1主面11aまでZ軸方向に延び、セラミック誘電体基板11を貫通する。

【0054】

ベースプレート50には、ガス導入路53が設けられる。ガス導入路53は、例えば、ベースプレート50を貫通するように設けられる。ガス導入路53は、ベースプレート50を貫通せず、他のガス導入路53の途中から分岐してセラミック誘電体基板11側まで設けられていてもよい。また、ガス導入路53は、ベースプレート50の複数箇所に設けられてもよい。

【0055】

ガス導入路53は、貫通孔15と連通する。すなわち、ガス導入路53に流入した伝達ガス（ヘリウム（He）等）は、ガス導入路53を通過した後に、貫通孔15に流入する。

【0056】

貫通孔15に流入した伝達ガスは、貫通孔15を通過した後に、対象物Wと溝14との間に設けられた空間に流入する。これにより、対象物Wを伝達ガスによって直接冷却することができる。

【0057】

従来の静電チャックは、例えば -20°C 程度の低温の環境下では使用可能であるが、 -60°C 程度の極低温の環境下では、セラミック誘電体基板11とベースプレート50とを接合する接合層60の柔軟性が低下し、セラミック誘電体基板11がベースプレート50から剥離したり、場合によってはセラミック誘電体基板11が割れて破損したりするおそれがある。

【0058】

そこで、実施形態においては、接合層60の柔軟性に関わる物性として、例えば、伸び率 α に着目する。以下の説明においては、 -60°C における接合層60の伸び率を $\alpha 1$ 、 25°C における接合層60の伸び率を $\alpha 2$ とする。

【0059】

実施形態において、 -60°C における接合層60の伸び率 $\alpha 1$ は、例えば、 120% 以上、好ましくは 175% 以上、より好ましくは 200% 以上、さらに好ましくは 220% 以上、さらに好ましくは 240% 以上である。

【0060】

伸び率 $\alpha 1$ が 120% 以上であれば、極低温の環境下において、接合層60が十分な伸び率 α を有しているため、接合層60に十分な柔軟性を確保することができる。これにより、極低温の環境下において、セラミック誘電体基板11にかかる応力を抑制し、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制できる。なお、伸び率 $\alpha 1$ の上限は、特に限定されないが、例えば、 1000% 以下である。

【0061】

また、 25°C における接合層60の伸び率 $\alpha 2$ は、例えば、 150% 以上、好ましくは 200% 以上、より好ましくは 250% 以上である。

【0062】

伸び率 $\alpha 2$ が 150% 以上であれば、室温の環境下において、接合層60が十分な伸び

10

20

30

40

50

率 α を有しているため、接合層60に十分な柔軟性を確保することができる。これにより、室温の環境下において、セラミック誘電体基板11にかかる応力を抑制し、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制できる。なお、伸び率 $\alpha 2$ の上限は、特に限定されないが、例えば、1650%以下である。

【0063】

また、伸び率 $\alpha 2$ に対する伸び率 $\alpha 1$ の比 $\alpha 1 / \alpha 2$ は、例えば、0.60以上、好ましくは0.80以上、さらに好ましくは0.90以上である。

【0064】

伸び率 α の比 $\alpha 1 / \alpha 2$ が0.60以上であれば、室温から極低温の環境下においた際に、セラミック誘電体基板11とベースプレート50との間の熱膨張率差を緩和することができる。これにより、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制できる。なお、伸び率 α の比 $\alpha 1 / \alpha 2$ の上限は、特に限定されないが、例えば、1.5以下である。

【0065】

また、実施形態においては、接合層60の柔軟性に関わる物性として、例えば、接合強度 β に着目する。以下の説明においては、 -60°C における接合層60の接合強度を $\beta 1$ 、 25°C における接合層60の接合強度を $\beta 2$ とする。

【0066】

実施形態において、 -60°C における接合層60の接合強度 $\beta 1$ は、例えば、0.4MPa以上10MPa以下、好ましくは0.4MPa以上2.0MPa以下、より好ましくは0.4MPa以上1.9MPa以下、さらに好ましくは0.4MPa以上1.4MPa以下である。また、接合強度 $\beta 1$ は、好ましくは0.7MPa以上である。

【0067】

接合強度 $\beta 1$ が0.4MPa以上であれば、極低温の環境下において、セラミック誘電体基板11及びベースプレート50の間に位置する接合層60のアンカー効果が弱くなり過ぎない。これにより、極低温の環境下において、セラミック誘電体基板11とベースプレート50とをより確実に接合させることができる。

【0068】

接合強度 $\beta 1$ が10MPa以下であれば、極低温の環境下において、セラミック誘電体基板11及びベースプレート50の間に位置する接合層60のアンカー効果が強くなり過ぎない。これにより、極低温の環境下において、セラミック誘電体基板11にかかる応力を抑制し、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制できる。

【0069】

また、 25°C における接合層60の接合強度 $\beta 2$ は、例えば、0.5MPa以上1.5MPa以下、好ましくは0.5MPa以上0.8MPa以下である。

【0070】

接合強度 $\beta 2$ が0.5MPa以上であれば、室温の環境下において、セラミック誘電体基板11の表面及びベースプレート50の表面に浸透している接合層60のアンカー効果が弱くなり過ぎない。これにより、室温の環境下において、セラミック誘電体基板11とベースプレート50とをより確実に接合させることができる。

【0071】

接合強度 $\beta 2$ が1.5MPa以下であれば、室温の環境下において、セラミック誘電体基板11の表面に接着している接合層60のアンカー効果が強くなり過ぎない。これにより、室温の環境下において、セラミック誘電体基板11にかかる応力を抑制し、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制できる。

【0072】

また、接合強度 $\beta 2$ に対する接合強度 $\beta 1$ の比 $\beta 1 / \beta 2$ は、例えば、0.6以上10

10

20

30

40

50

以下、好ましくは0.6以上5以下、より好ましくは0.6以上3以下である。また、比 $\beta 1 / \beta 2$ は、好ましくは0.8以上、より好ましくは1.1以上である。また、比 $\beta 1 / \beta 2$ は、好ましくは1.9以下である。

【0073】

接合強度 β の比 $\beta 1 / \beta 2$ が0.6以上であれば、室温でも極低温の環境下でも、セラミック誘電体基板11及びベースプレート50の間に位置する接合層60の十分な接合強度を維持することができ、セラミック誘電体基板11とベースプレート50との強固な接合を維持することができる。

【0074】

接合強度 β の比 $\beta 1 / \beta 2$ が10以下であれば、室温でも極低温の環境下でも、セラミック誘電体基板11及びベースプレート50の間に位置する接合層60の効果を十分に抑制することができる。これにより、室温から極低温の環境下においた際に、セラミック誘電体基板11にかかる応力を抑制し、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制できる。

【0075】

また、実施形態においては、接合層60の柔軟性に関わる物性として、例えば、弾性率 γ に着目する。以下の説明においては、 -60°C における接合層60の弾性率を $\gamma 1$ 、 25°C における接合層60の弾性率を $\gamma 2$ とする。

【0076】

実施形態において、 -60°C における接合層60の弾性率 $\gamma 1$ は、例えば、0.1MPa以上10MPa以下、好ましくは0.1MPa以上3MPa以下、より好ましくは0.1MPa以上1MPa以下である。また、弾性率 $\gamma 1$ は、好ましくは0.3MPa以上、より好ましくは0.4MPa以上である。

【0077】

弾性率 $\gamma 1$ が0.1MPa以上であれば、極低温の環境下において、接合層60が十分な復元性を有するため、セラミック誘電体基板11とベースプレート50との間に応力が生じた際にも、セラミック誘電体基板11の反りを抑制しやすい。これにより、極低温の環境下における、対象物Wの面内温度均一性の悪化を抑制できる。

【0078】

弾性率 $\gamma 1$ が10MPa以下であれば、極低温の環境下において、接合層60が硬くなり過ぎることを抑制できる。これにより、極低温の環境下において、セラミック誘電体基板11にかかる応力を抑制し、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制できる。

【0079】

また、 25°C における接合層60の弾性率 $\gamma 2$ は、例えば、0.2MPa以上1.0MPa以下、好ましくは0.2MPa以上0.4MPa以下である。

【0080】

弾性率 $\gamma 2$ が0.2MPa以上であれば、室温の環境下において、接合層60が十分な復元性を有するため、セラミック誘電体基板11とベースプレート50との間に応力が生じた際にも、セラミック誘電体基板11の反りを抑制しやすい。これにより、室温の環境下における、対象物Wの面内温度均一性の悪化を抑制できる。

【0081】

弾性率 $\gamma 2$ が1.0MPa以下であれば、室温の環境下において、接合層60が硬くなり過ぎることを抑制できる。これにより、室温の環境下において、セラミック誘電体基板11にかかる応力を抑制し、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制できる。

【0082】

弾性率 $\gamma 2$ に対する弾性率 $\gamma 1$ の比 $\gamma 1 / \gamma 2$ は、例えば、0.6以上30以下、好ましくは0.6以上10以下、より好ましくは0.6以上3以下である。また、比 $\gamma 1 / \gamma 2$ は、好ましくは0.8以上、より好ましくは0.9以上である。また、比 $\gamma 1 / \gamma 2$ は

10

20

30

40

50

、好ましくは 2. 1 以下である。

【0083】

弾性率 γ の比 γ_1 / γ_2 が 0. 6 以上であれば、室温でも極低温の環境下でも、接合層 60 が十分な復元性を維持するため、セラミック誘電体基板 11 とベースプレート 50 との間に応力が生じた際にも、セラミック誘電体基板 11 の反りを抑制しやすい。これにより、室温から極低温の環境下においた際に、対象物 W の面内温度均一性の悪化を抑制できる。

【0084】

弾性率 γ の比 γ_1 / γ_2 が 30 以下であれば、室温でも極低温の環境下でも、接合層 60 が硬くなり過ぎることを抑制できる。これにより、室温から極低温の環境下においた際に、セラミック誘電体基板 11 にかかる応力を抑制し、セラミック誘電体基板 11 のベースプレート 50 からの剥離や、セラミック誘電体基板 11 の割れを抑制できる。

【0085】

また、上記のように、高周波電源 504 に接続されるベースプレート 50 と上部電極 510 との間の距離を短くするために、あるいは、熱の均一性の観点からもセラミック誘電体基板 11 は薄くすることが好ましい。一方、セラミック誘電体基板 11 が薄い場合には、極低温の環境下において接合層 60 が柔軟性を失うと、セラミック誘電体基板 11 が割れて破損するおそれがある。これに対し、実施形態によれば、極低温の環境下において、接合層 60 が十分な柔軟性を有しているため、セラミック誘電体基板 11 が 5 mm 以下の薄い場合においても、破損等の不具合を効果的に抑制することができる。

【0086】

図 2 (a) ～図 2 (c) は、接合層の伸び率及び接合強度の測定方法を表す説明図である。

図 3 は、接合層の弾性率の算出方法を表す説明図である。

図 4 は、接合層の伸び率及び接合強度の測定箇所を例示する説明図である。

実施形態において、接合層 60 の伸び率 α 及び接合強度 β は、図 2 (a) ～図 2 (c) に示した方法で測定することができる。

【0087】

接合層 60 の伸び率 α 及び接合強度 β を測定する際には、まず、図 2 (a) に表したように、静電チャック 110 から試験片 TP を採取する。試験片 TP は、静電チャック 110 を Z 軸方向に貫通するように採取される。つまり、試験片 TP は、Z 軸方向に積層されたベースプレート 50、接合層 60、及びセラミック誘電体基板 11 を含むように採取される。試験片 TP は、直径 30 mm の円柱形で採取される。採取方法は、例えばヘリカル加工、ウォータージェット切断加工などである。

【0088】

次に、図 2 (b) に表したように、試験片 TP のセラミック誘電体基板 11 及びベースプレート 50 に対し、それぞれ X-Y 平面に沿う対向する向きに圧力をかける。この例では、セラミック誘電体基板 11 に対して X 軸方向の負の向きに圧力をかけ、ベースプレート 50 に対して X 軸方向の正の向きに圧力をかけている。圧力は、例えばオートグラフにより印加する。接合層 60 の伸び率 α 及びせん断応力を測定しながら、試験片 TP にかかる圧力を大きくしていき、図 2 (c) に表したように、接合層 60 を破断させる。

【0089】

上記の方法で測定された伸び率 α 及びせん断応力の関係は、例えば、図 3 に示す曲線で表される。図 3 に表したように、せん断応力は、接合層 60 が破断するまで大きくなり、接合層 60 が破断すると小さくなる。すなわち、せん断応力が最大となる時点を接合層 60 が破断した時点とみなすことができる。

【0090】

伸び率 α は、 $100 \times (\text{破断したときの接合層 60 の伸び } L_1) / (\text{接合層 60 の厚さ } T_2)$ で表される。破断したときの接合層 60 の伸び L_1 は、破断した時点の、加圧方向（この例では、X 軸方向）における接合層 60 の長さの変化量である。接合層 60 の厚さ

T 2 は、Z 軸方向における接合層 6 0 の長さである。接合強度 β は、接合層 6 0 が破断したときのせん断応力の大きさである。すなわち、接合層 6 0 が破断したときのせん断応力の大きさから接合強度 β を求めることができる。

【0091】

伸び率 α 及び接合強度 β の測定には、例えば、オートグラフ（島津製作所製 A G S - X（5 k N））を用いることができる。測定条件は、例えば、圧縮速度：0.1～10 mm/min、使用ロードセル：5 k N、測定温度：25℃、-60℃である。

【0092】

図 3 に表したように、接合層 6 0 の弾性率 γ は、接合層 6 0 が破断するまでの曲線の傾きで表される。換言すれば、弾性率 γ は、伸び率 α 及び接合強度 β から算出される。具体的には、弾性率 γ は、（破断したときの接合層 6 0 の接合強度 β ）／（破断したときの接合層 6 0 の歪み（（破断したときの接合層 6 0 の伸び L 1）／（接合層 6 0 の厚さ T 2）））で表される。

【0093】

実施形態においては、静電チャック 1 1 0 の少なくとも 1 箇所から採取された試験片 T P において、接合層 6 0 が上記のような伸び率 α （伸び率比）、接合強度 β （接合強度比）、または弾性率 γ （弾性率比）を有していればよい。静電チャック 1 1 0 の複数箇所から採取された試験片 T P のそれぞれにおいて、接合層 6 0 が上記のような伸び率 α （伸び率比）、接合強度 β （接合強度比）、または弾性率 γ （弾性率比）を有していることが好ましい。また、静電チャック 1 1 0 の複数箇所から採取された試験片 T P の伸び率 α （伸び率比）、接合強度 β （接合強度比）、または弾性率 γ （弾性率比）の平均値が、上記の伸び率 α （伸び率比）、接合強度 β （接合強度比）、または弾性率 γ （弾性率比）を満たしていることも好ましい。

【0094】

静電チャック 1 1 0 の複数箇所から試験片 T P を採取する場合、例えば、図 4 に表したように、静電チャック 1 1 0 の X-Y 平面の複数箇所から試験片 T P を採取し、それぞれに対して、図 2（b）及び図 2（c）に示す方法で接合層 6 0 の伸び率 α 及び接合強度 β を測定する。この例では、静電チャック 1 1 0 の X-Y 平面の中央部 1 1 0 a、外周部 1 1 0 b で 4 箇所、及び中央部 1 1 0 a と外周部 1 1 0 b との中間部 1 1 0 c で 4 箇所の計 9 箇所から試験片 T P を採取する場合を示している。

【0095】

例えば、上記の 9 箇所から採取された試験片 T P の少なくとも 1 つにおいて、接合層 6 0 が上記のような伸び率 α （伸び率比）、接合強度 β （接合強度比）、または弾性率 γ （弾性率比）を有していればよい。

【0096】

図 5 及び図 6 は、実施形態に係る静電チャックの接合層の一例の物性を表すグラフである。

図 6 は、図 5 の A 部を拡大したグラフである。

図 7 は、実施形態に係る静電チャックの接合層の一例の物性を表す表である。

実施例 1 は、実施形態に係る静電チャック 1 1 0 の一例である。参考例 1 は、実施例 1 とは物性が異なる接合層 6 0 を有する静電チャックの一例である。

【0097】

図 2（a）～図 2（c）及び図 3 に示した測定・算出方法で測定・算出した実施例 1 及び参考例 1 の接合層 6 0 の伸び率 α 、接合強度 β 、及び弾性率 γ を図 5～図 7 に示す。

【0098】

また、実施例 1 及び参考例 1 に対して、剥離／割れ試験を行った結果を図 7 に示す。剥離／割れ試験では、セラミック誘電体基板 1 1 とベースプレート 5 0 とを接合層 6 0 で接合したサンプルを作製し、サンプルを-60℃に少なくとも 3000 時間放置した後、室温に戻し、セラミック誘電体基板 1 1 のベースプレート 5 0 からの剥離の有無、及び、セラミック誘電体基板 1 1 の割れの有無を評価した。接合層 6 0 の剥離の有無は、接合層 6

0の断面を顕微鏡で観察しクラックなどの有無を評価する直接観察と、超音波を当てて接合層60の内部のクラックなどの有無を評価する超音波探傷と、で行った。直接観察及び超音波探傷の少なくともいずれかでクラックが見られたものを剥離「あり」、直接観察及び超音波探傷の両方でクラックが見られなかったものを剥離「なし」と評価した。また、セラミック誘電体基板11の割れの有無は、セラミック誘電体基板11を目視で観察し、割れが見られたものを割れ「あり」、割れが見られなかったものを割れ「なし」と評価した。

【0099】

図5～図7に表したように、参考例1において、伸び率 $\alpha 1$ は107%、伸び率 $\alpha 2$ は195%、伸び率 α の比 $\alpha 1/\alpha 2$ は0.5である。参考例1においては、接合層60がこのように伸び率 α （伸び率比）を有するため、室温（25℃）の環境下では、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していないものの、極低温（-60℃）の環境下では、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生している。

10

【0100】

これに対し、実施例1において、伸び率 $\alpha 1$ は225%、伸び率 $\alpha 2$ は190%、伸び率 α の比 $\alpha 1/\alpha 2$ は1.2である。実施例1においては、接合層60がこのように伸び率 α （伸び率比）を有するため、室温（25℃）の環境下及び極低温（-60℃）の環境下のいずれでも、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していない。

20

【0101】

このように、接合層60の伸び率 $\alpha 1$ を120%以上、または、伸び率 α の比 $\alpha 1/\alpha 2$ を0.60以上にすることで、極低温の環境下における、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制することができる。

【0102】

また、図5～図7に表したように、参考例1において、接合強度 $\beta 1$ は29.8MPa、接合強度 $\beta 2$ は0.56MPa、接合強度 β の比 $\beta 1/\beta 2$ は53.2である。参考例1においては、接合層60がこのように接合強度 β （接合強度比）を有するため、室温（25℃）の環境下では、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していないものの、極低温（-60℃）の環境下では、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生している。

30

【0103】

これに対し、実施例1において、接合強度 $\beta 1$ は1.42MPa、接合強度 $\beta 2$ は0.83MPa、接合強度 β の比 $\beta 1/\beta 2$ は1.7である。実施例1においては、接合層60がこのように接合強度 β （接合強度比）を有するため、室温（25℃）の環境下及び極低温（-60℃）の環境下のいずれでも、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していない。

【0104】

このように、接合層60の接合強度 $\beta 1$ を0.4MPa以上10MPa以下にすることで、極低温の環境下における、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制することができる。

40

【0105】

また、図5～図7に表したように、参考例1において、弾性率 $\gamma 1$ は28MPa、弾性率 $\gamma 2$ は0.29MPa、弾性率 γ の比 $\gamma 1/\gamma 2$ は96.6である。参考例1においては、接合層60がこのように弾性率 γ （弾性率比）を有するため、室温（25℃）の環境下では、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していないものの、極低温（-60℃）の環境下では、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れ

50

が発生している。

【0106】

これに対し、実施例1において、弾性率 γ_1 は0.63MPa、弾性率 γ_2 は0.44MPa、弾性率 γ の比 γ_1/γ_2 は1.4である。実施例1においては、接合層60がこのような弾性率 γ （弾性率比）を有するため、室温（25℃）の環境下及び極低温（-60℃）の環境下のいずれでも、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していない。

【0107】

このように、接合層60の弾性率 γ_1 を0.1MPa以上10MPa以下、または、弾性率 γ の比 γ_1/γ_2 を0.6以上3.0以下にすることで、極低温の環境下における、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制することができる。

【0108】

図8は、実施形態に係る静電チャックの接合層の一例の物性を表す表である。

実施例2～14は、実施形態に係る静電チャック110の一例である。

実施例1及び参考例1と同様にして測定・算出した実施例2～14の接合層60の伸び率 α 、接合強度 β 、及び弾性率 γ を図8に示す。また、実施例1及び参考例1と同様にして剥離／割れ試験を行った結果を図8に示す。

【0109】

図8に表したように、実施例2～14において、伸び率 α_1 は175%以上247%以下、伸び率 α_2 は150%以上280%以下、伸び率 α の比 α_1/α_2 は0.80以上1.17以下である。実施例2～14においては、接合層60がこのような伸び率 α （伸び率比）を有するため、室温（25℃）の環境下及び極低温（-60℃）の環境下のいずれでも、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していない。

【0110】

このように、接合層60の伸び率 α_1 を120%以上、または、伸び率 α の比 α_1/α_2 を0.60以上にすることで、極低温の環境下における、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制することができる。

【0111】

図8に表したように、実施例2～14において、接合強度 β_1 は0.70MPa以上1.90MPa以下、接合強度 β_2 は0.51MPa以上1.60MPa以下、接合強度 β の比 β_1/β_2 は0.8以上1.9以下である。実施例2～14においては、接合層60がこのような接合強度 β （接合強度比）を有するため、室温（25℃）の環境下及び極低温（-60℃）の環境下のいずれでも、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していない。

【0112】

このように、接合層60の接合強度 β_1 を0.4MPa以上10MPa以下にすることで、極低温の環境下における、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れを抑制することができる。

【0113】

図8に表したように、実施例2～14において、弾性率 γ_1 は0.34MPa以上1.02MPa以下、弾性率 γ_2 は0.19MPa以上0.81MPa以下、弾性率 γ の比 γ_1/γ_2 は0.9以上2.1以下である。実施例2～14においては、接合層60がこのような弾性率 γ （弾性率比）を有するため、室温（25℃）の環境下及び極低温（-60℃）の環境下のいずれでも、セラミック誘電体基板11のベースプレート50からの剥離や、セラミック誘電体基板11の割れが発生していない。

【0114】

このように、接合層60の弾性率 γ_1 を0.1MPa以上10MPa以下、または、弾

10

20

30

40

50

性率 γ の比 γ_1 / γ_2 を 0.6 以上 3.0 以下にすることで、極低温の環境下における、セラミック誘電体基板 11 のベースプレート 50 からの剥離や、セラミック誘電体基板 11 の割れを抑制することができる。

【0115】

図 9 は、実施形態に係る静電チャックを備えたウェーハ処理装置を模式的に表す断面図である。

図 9 に表したように、ウェーハ処理装置 500 は、処理容器 501 と、高周波電源 504 と、吸着用電源 505 と、上部電極 510 と、静電チャック 110 と、を備えている。処理容器 501 の天井には、処理ガスを内部に導入するための処理ガス導入口 502、及び、上部電極 510 が設けられている。処理容器 501 の底板には、内部を減圧排気するための排気口 503 が設けられている。静電チャック 110 は、処理容器 501 の内部において、上部電極 510 の下に配置されている。静電チャック 110 のベースプレート 50 及び上部電極 510 は、高周波電源 504 と接続されている。静電チャック 110 の電極層 12 は、吸着用電源 505 と接続されている。

【0116】

ベースプレート 50 と上部電極 510 とは、互いに所定の間隔を隔てて略平行に設けられている。対象物 W は、ベースプレート 50 と上部電極 510 との間に位置する第 1 主面 11a に載置される。

【0117】

高周波電源 504 からベースプレート 50 及び上部電極 510 に電圧（高周波電圧）が印加されると、高周波放電が起こり処理容器 501 内に導入された処理ガスがプラズマにより励起、活性化されて、対象物 W が処理される。

【0118】

吸着用電源 505 から電極層 12 に電圧（吸着用電圧）が印加されると、電極層 12 の第 1 主面 11a 側に電荷が発生し、静電力によって対象物 W が静電チャック 110 に吸着保持される。

【0119】

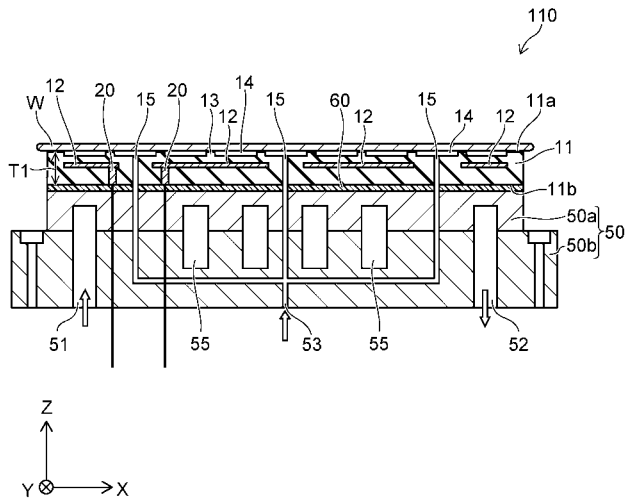
以上、本発明の実施の形態について説明した。しかし、本発明はこれらの記述に限定されるものではない。前述の実施の形態に関して、当業者が適宜設計変更を加えたものも、本発明の特徴を備えている限り、本発明の範囲に包含される。例えば、静電チャックが備える各要素の形状、寸法、材質、配置、設置形態などは、例示したものに限定されるわけではなく適宜変更することができる。また、前述した各実施の形態が備える各要素は、技術的に可能な限りにおいて組み合わせることができ、これらを組み合わせたものも本発明の特徴を含む限り本発明の範囲に包含される。

【符号の説明】

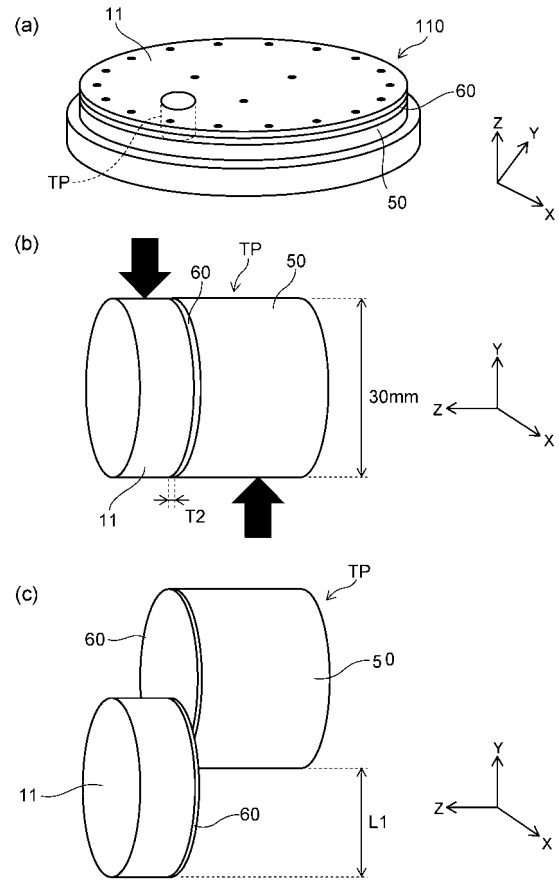
【0120】

11 セラミック誘電体基板、 11a 第 1 主面、 11b 第 2 主面、 12 電極層、 13 凸部、 14 溝、 15 貫通孔、 20 接続部、 50 ベースプレート、 50a 上部、 50b 下部、 51 入力路、 52 出力路、 53 ガス導入路、 55 連通路、 60 接合層、 110 静電チャック、 110a 中央部、 110b 外周部、 110c 中間部、 500 ウェーハ処理装置、 501 処理容器、 502 処理ガス導入口、 503 排気口、 504 高周波電源、 505 吸着用電源、 510 上部電極、 TP 試験片、 W 対象物

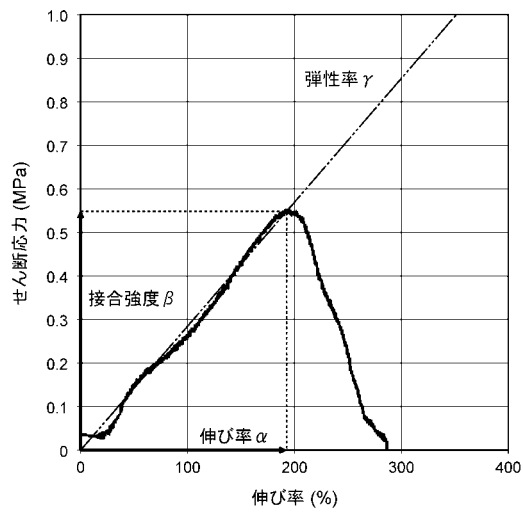
【図 1】



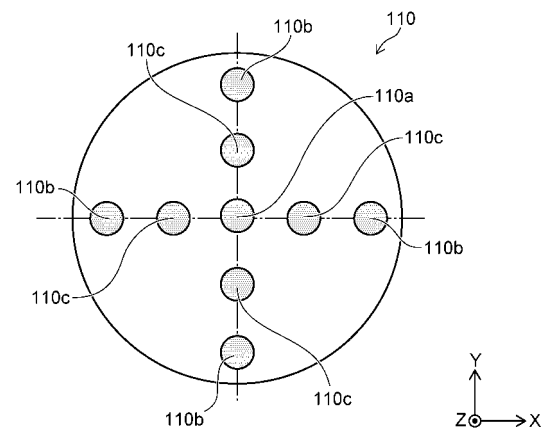
【図 2】



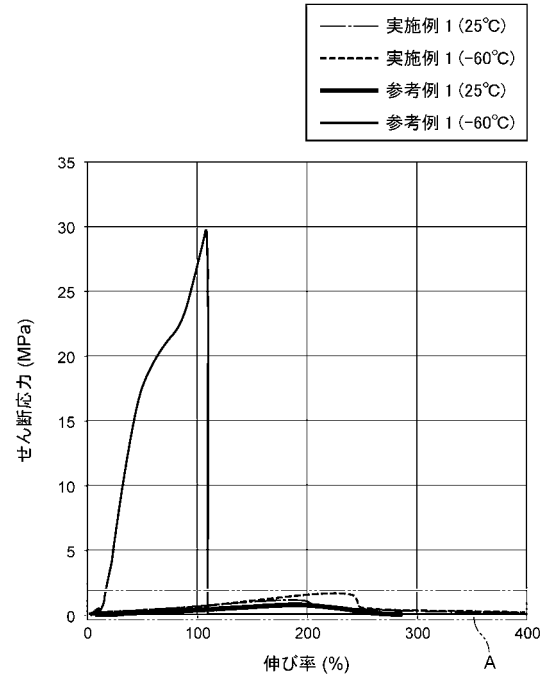
【図 3】



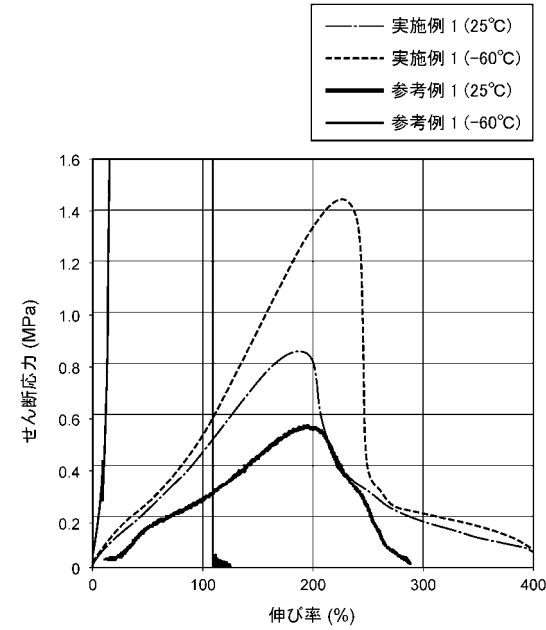
【図 4】



【図 5】



【図 6】



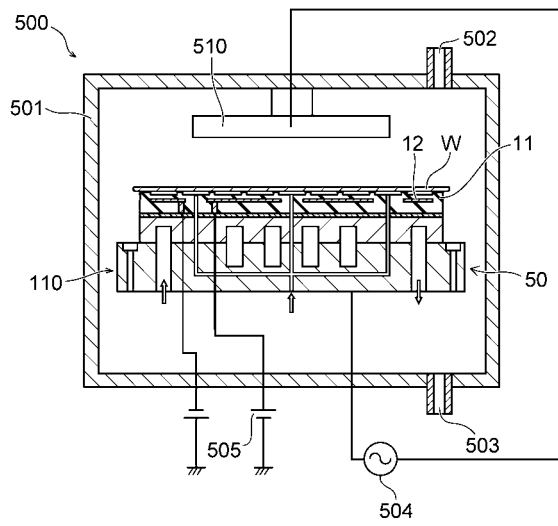
【図 7】

測定温度 (°C)	伸び率α (%)		伸び率α の比		接合強度β (MPa)		接合強度β の比		弾性率γ (MPa)		弾性率γ の比		接合層 の剥離	誘電体基板 の割れ
	(a2)	(a1)	(α1/α2)	(α1)	(β2)	(β1)	(β1/β2)	(β1)	(γ2)	(γ1)	(γ1/γ2)	(γ1)		
実施例1	25	190	225	(a1)	0.83	1.42	1.7	53.2	0.44	0.63	1.4	96.6	なし	なし
	-60	195	107	(a1)	0.56	29.8	(β1)	28	0.29	28	(γ1)	28	なし	あり
参考例1	25	195	107	(a2)	0.56	29.8	(β2)	28	0.29	28	(γ2)	28	なし	あり
	-60	107	(a1)	(α1)	29.8	(β1)	(β1)	28	28	(γ1)	(γ1)	28	あり	なし

【図 8】

	測定温度 (℃)	伸び率α (%)	伸び率α の比	接合強度β (MPa)	接合強度β の比	弾性率γ (MPa)	弾性率γ の比	接合層 の剥離	誘電体基板 の割れ
実施例2	25	270 (a2)	0.90 (α1/α2)	0.51 (β2)	1.9 (β1/β2)	0.19 (γ2)	2.1 (γ1/γ2)	なし	なし
	-60	244 (α1)		0.95 (β1)		0.39 (γ1)		なし	なし
実施例3	25	200 (a2)	0.88 (α1/α2)	0.95 (β2)	0.8 (β1/β2)	0.48 (γ2)	0.9 (γ1/γ2)	なし	なし
	-60	175 (α1)		0.75 (β1)		0.43 (γ1)		なし	なし
実施例4	25	150 (a2)	1.17 (α1/α2)	0.85 (β2)	1.5 (β1/β2)	0.57 (γ2)	1.3 (γ1/γ2)	なし	なし
	-60	175 (α1)		1.25 (β1)		0.71 (γ1)		なし	なし
実施例5	25	175 (a2)	1.00 (α1/α2)	0.70 (β2)	1.0 (β1/β2)	0.40 (γ2)	1.0 (γ1/γ2)	なし	なし
	-60	175 (α1)		0.70 (β1)		0.40 (γ1)		なし	なし
実施例6	25	250 (a2)	0.88 (α1/α2)	0.80 (β2)	1.8 (β1/β2)	0.32 (γ2)	2.0 (γ1/γ2)	なし	なし
	-60	220 (α1)		1.40 (β1)		0.64 (γ1)		なし	なし
実施例7	25	197 (a2)	0.96 (α1/α2)	1.30 (β2)	1.5 (β1/β2)	0.66 (γ2)	1.5 (γ1/γ2)	なし	なし
	-60	190 (α1)		1.90 (β1)		1.00 (γ1)		なし	なし
実施例8	25	223 (a2)	0.85 (α1/α2)	1.10 (β2)	1.7 (β1/β2)	0.49 (γ2)	2.0 (γ1/γ2)	なし	なし
	-60	190 (α1)		1.90 (β1)		1.00 (γ1)		なし	なし
実施例9	25	210 (a2)	0.90 (α1/α2)	1.30 (β2)	1.5 (β1/β2)	0.62 (γ2)	1.6 (γ1/γ2)	なし	なし
	-60	190 (α1)		1.90 (β1)		1.00 (γ1)		なし	なし
実施例10	25	197 (a2)	0.94 (α1/α2)	1.60 (β2)	1.2 (β1/β2)	0.81 (γ2)	1.3 (γ1/γ2)	なし	なし
	-60	186 (α1)		1.90 (β1)		1.02 (γ1)		なし	なし
実施例11	25	237 (a2)	1.03 (α1/α2)	0.58 (β2)	1.6 (β1/β2)	0.24 (γ2)	1.6 (γ1/γ2)	なし	なし
	-60	244 (α1)		0.93 (β1)		0.38 (γ1)		なし	なし
実施例12	25	280 (a2)	0.88 (α1/α2)	0.72 (β2)	1.3 (β1/β2)	0.26 (γ2)	1.5 (γ1/γ2)	なし	なし
	-60	247 (α1)		0.94 (β1)		0.38 (γ1)		なし	なし
実施例13	25	280 (a2)	0.80 (α1/α2)	0.72 (β2)	1.1 (β1/β2)	0.26 (γ2)	1.3 (γ1/γ2)	なし	なし
	-60	225 (α1)		0.76 (β1)		0.34 (γ1)		なし	なし
実施例14	25	250 (a2)	0.87 (α1/α2)	0.52 (β2)	1.7 (β1/β2)	0.21 (γ2)	1.9 (γ1/γ2)	なし	なし
	-60	217 (α1)		0.87 (β1)		0.40 (γ1)		なし	なし

【図 9】



フロントページの続き

(72)発明者 佐々木 均

福岡県北九州市小倉北区中島2丁目1番1号 TOTO株式会社内

Fターム(参考) 5F004 AA01 BB13 BB22 BB25 BB29 BD01 BD03 BD04 BD05 BD06
EA30
5F045 AA08 DP03 EH14 EJ03 EJ09 EJ10 EM05 EM09
5F131 AA02 AA03 BA03 BA04 BA13 BA15 BA19 BA23 BA39 CA09
CA17 CA68 DA33 DA42 EA02 EA03 EB11 EB15 EB17 EB18
EB25 EB54 EB78 EB79 EB82 EB84