

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2012 年 12 月 6 日(06.12.2012)



(10) 国際公開番号

WO 2012/165220 A1

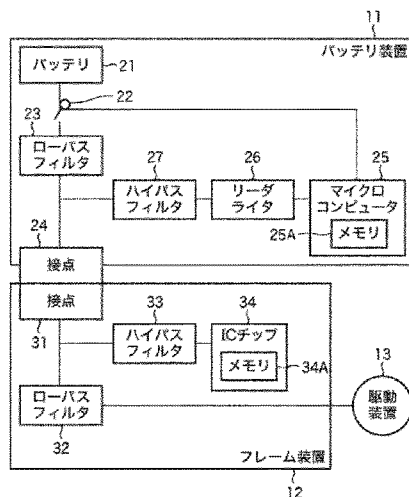
- (51) 国際特許分類:
B62H 5/00 (2006.01) E05B 65/12 (2006.01)
B60L 3/00 (2006.01) H01M 2/10 (2006.01)
B62M 6/90 (2010.01) H01M 10/44 (2006.01)
E05B 49/00 (2006.01) H02J 7/00 (2006.01)
- (21) 国際出願番号: PCT/JP2012/063033
- (22) 国際出願日: 2012 年 5 月 22 日(22.05.2012)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2011-122194 2011 年 5 月 31 日(31.05.2011) JP
- (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1080075 東京都港区港南 1 丁目 7 番 1 号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 竹村 和純 (TAKEMURA Kazuyoshi) [JP/JP]; 〒1080075 東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内 Tokyo (JP). 和城 賢典 (WASHIRO Takanori) [JP/JP]; 〒1080075 東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内 Tokyo (JP). 相馬 功 (SOMA Isao) [JP/JP]; 〒1080075 東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内 Tokyo (JP).
- (74) 代理人: 稲本 義雄, 外 (INAMOTO Yoshio et al.); 〒1600023 東京都新宿区西新宿 7 丁目 5 番 2 5 号 西新宿木村ビルディング 9 階 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, QA,

[続葉有]

(54) Title: BATTERY DEVICE, CONTROL METHOD, AND ELECTRIC VEHICLE

(54) 発明の名称: バッテリー装置、制御方法、及び電動車両

[図2]



- 11 BATTERY DEVICE
12 FRAME DEVICE
13 DRIVE DEVICE
21 BATTERY
23, 32 LOW-PASS FILTER
24, 31 CONTACT POINT
25 MICROCOMPUTER
25A, 34A MEMORY
26 READER/WRITER
27, 33 HIGH-PASS FILTER
34 IC CHIP

(57) Abstract: The present invention pertains to a battery device, a control method, and an electric vehicle, wherein it is possible to provide a highly safe anti-theft function. A battery outputs direct current power via a power line. A reader/writer reads a set of authentication information of an electronic apparatus by establishing communication by outputting high frequency signals via the power line when the electronic apparatus is coupled to the battery via the power line. When a microcomputer establishes a first connection with the electronic apparatus, the microcomputer stores the read authentication information and controls the battery. When the microcomputer establishes a second connection and so forth with the electronic apparatus, the microcomputer performs an electronic apparatus authentication process on the basis of the read authentication information and the authentication information stored after the first connection and controls the battery in accordance with the result of the electronic apparatus authentication process. The present invention may be applied to a battery device mounted on an electric assist vehicle.

(57) 要約: 本技術は、安全性の高い盗難防止機能を提供することができるようになるバッテリー装置、制御方法、及び電動車両に関する。バッテリーは、電力線を介して直流電力を出力し、リーダライタは、電子機器が電力線を介してバッテリーと接続された場合、電力線を介して高周波信号を出力して通信することで、電子機器の認証情報を読み出し、マイクロコンピュータは、電子機器との1回目の接続が行われた場合、読み出された認証情報を記憶するとともに、バッテリーを制御し、電子機器との2回目以降の接続が行われた場合、読み出された認証情報及び1回目の接続で記憶された認証情報に基づいた電子機器の認証処理を行い、電子機器の認証処理の結果に応じてバッテリーを制御する。本技術は、例えば、電動アシスト自転車に搭載されるバッテリー装置に適用することができる。



RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV,
SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC,
VN, ZA, ZM, ZW.

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI,

FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告 (条約第 21 条(3))

明 細 書

発明の名称： バッテリー装置、制御方法、及び電動車両

技術分野

[0001] 本技術は、バッテリー装置、制御方法、及び電動車両に関し、特に、安全性の高い盗難防止機能を提供することができるようにしたバッテリー装置、制御方法、及び電動車両に関する。

背景技術

[0002] 近年、電動アシスト自転車が普及している（例えば、特許文献1参照）。

[0003] 電動アシスト自転車に搭載されるバッテリー装置は、1日から1週間程度の利用ごとに充電されることを前提としており、その便宜のために自転車本体と脱着・運搬が簡便に行えるように設計されている。そのため、バッテリー装置のみ盗難に遭いやすいという一面がある。

先行技術文献

特許文献

[0004] 特許文献1：特開2008-260400号公報

発明の概要

発明が解決しようとする課題

[0005] バッテリー装置の盗難防止策としては、自転車から離れるときに、自転車からバッテリー装置を取り外すのが最も確実な方法であるが、外出先などでは、取り外したバッテリー装置を持ち運ばねばならず、現実的な方法であるとは言えない。

[0006] 従来技術では、自転車本体と同一の鍵によりバッテリー装置にも施錠できるように対策が施されているが、物理的な鍵であるため、工具により鍵穴を破壊するなどの強引な手口による盗難を防ぎきれていないのが現状である。そのため、より有効な盗難防止策が求められていた。

[0007] 本技術はこのような状況に鑑みてなされたものであり、安全性の高い盗難防止機能を提供することができるようにするものである。

課題を解決するための手段

- [0008] 本技術の一側面のバッテリー装置は、電力線を介して直流電力を出力するバッテリーと、電子機器が前記電力線を介して前記バッテリーと接続された場合、前記電力線を介して高周波信号を出力して通信することで、前記電子機器の認証情報を読み出す通信部と、前記電子機器との1回目の接続が行われた場合、読み出された前記認証情報を記憶するとともに、前記バッテリーを制御する制御部とを備え、前記制御部は、前記電子機器との2回目以降の接続が行われた場合、読み出された前記認証情報及び1回目の接続で記憶された前記認証情報に基づいた前記電子機器の認証処理を行い、前記電子機器の認証処理の結果に応じて前記バッテリーを制御する。
- [0009] 前記電子機器は、人力駆動力に加えて補助的な電力駆動力を発生させて前方方向へ走行する電動アシスト自転車において、前記電力駆動力を発生させる駆動装置に直流電力を供給する電力供給装置であり、前記制御部は、前記バッテリーから前記電力線を介して前記電力供給装置に出力される直流電力を制御する。
- [0010] 前記電力供給装置には、前記電力線を介して入力される高周波信号を負荷変調することにより、記憶している前記認証情報を前記電力線を介して前記バッテリー装置に出力する記憶素子が設けられる。
- [0011] 前記電子機器は、前記バッテリーの充電を行うための充電装置であり、前記制御部は、前記充電装置から前記電力線を介して前記バッテリーに出力される直流電力を制御する。
- [0012] 前記充電装置には、前記電力線を介して入力される高周波信号を負荷変調することにより、記憶している前記認証情報を前記電力線を介して前記バッテリー装置に出力する記憶素子が設けられる。
- [0013] 前記バッテリー装置の認証履歴及び利用履歴に関する履歴情報を記憶する記憶部をさらに備え、前記通信部は、前記電力線を介して高周波信号を出力して通信することで、記憶された前記履歴情報を前記充電装置に送信する。
- [0014] バッテリー装置は、独立した装置であってもよいし、1つの装置を構成して

いる内部ブロックであってもよい。

[0015] 本技術の一側面の制御方法又は電動車両は、前述した本技術の一側面のバッテリー装置に対応する制御方法又は電動車両である。

[0016] 本技術の一側面のバッテリー装置、制御方法、及び電動車両においては、電子機器が電力線を介してバッテリーと接続された場合、電力線を介して高周波信号を出力して通信することで、電子機器の認証情報が読み出され、電子機器との1回目の接続が行われた場合、読み出された認証情報が記憶されるとともに、バッテリーが制御され、電子機器との2回目以降の接続が行われた場合、読み出された認証情報及び1回目の接続で記憶された認証情報に基づいた電子機器の認証処理が行われ、電子機器の認証処理の結果に応じてバッテリーが制御される。

発明の効果

[0017] 本技術の一側面によれば、安全性の高い盗難防止機能を提供することができる。

図面の簡単な説明

[0018] [図1]電動アシスト自転車の構成例である。

[図2]図1の電動アシスト自転車の各装置の詳細な構成例を示す図である。

[図3]認証接続処理を説明するフローチャートである。

[図4]バッテリー充電システムの構成例を示す図である。

[図5]図4のバッテリー充電システムの各装置の詳細な構成例を示す図である。

[図6]認証充電処理を説明するフローチャートである。

[図7]認証充電処理を説明するフローチャートである。

発明を実施するための形態

[0019] 以下、図面を参照しながら本技術の実施の形態について説明する。

[0020] <1. 第1の実施の形態>

[電動アシスト自転車の構成例]

図1は、電動アシスト自転車の構成例を示す図である。

[0021] 電動アシスト自転車1は、人力駆動力に加えて補助的な電力駆動力を発生

させて前方方向へ走行する自転車である。

[0022] 図 1 に示すように、電動アシスト自転車 1 の主要な骨格部分は、金属管製の車体フレームから構成されており、このフレームには、前輪、後輪、ハンドル、サドル、ペダルなどが取り付けられている。また、フレームには、バッテリー装置 11 からの電力を駆動装置 13 に供給するためのフレーム装置 12 が設けられており、ペダルに与えられた踏力が制御回路（不図示）などを介して駆動装置 13 に伝達されることで、後輪が回転される。その結果、電動アシスト自転車 1 を前方方向に走らせることが可能となる。

[0023] なお、フレーム装置 12 は、バッテリー装置 11 を搭載可能な形状を有するとともに、バッテリー装置 11 の電源端子（図 2 の接点 24）に対応する位置に電源端子（図 2 の接点 31）が設けられており、搭載されるバッテリー装置 11 と電氣的に接続可能とされる。そのため、フレーム装置 12 に着脱可能に搭載されるバッテリー装置 11 は、例えば、充電時には取り外すことが可能とされる。

[0024] 電動アシスト自転車 1 は、以上のように構成される。

[0025] [各装置の詳細な構成例]

図 2 は、図 1 のバッテリー装置 11、フレーム装置 12、及び駆動装置 13 の詳細な構成を示す図である。なお、図 2 においては、バッテリー装置 11 がフレーム装置 12 に搭載され、それぞれの接点が電氣的に接続された状態を図示している。

[0026] 図 2 に示すように、バッテリー装置 11 は、バッテリー 21、スイッチ 22、ローパスフィルタ 23、接点 24、マイクロコンピュータ 25、リーダライタ 26、及びハイパスフィルタ 27 から構成される。

[0027] バッテリー 21 は、内部に 1 個以上のバッテリーセル及び制御用の回路を内蔵し、電力線を介して直流電圧・直流電流、すなわち直流電力を出力する。

[0028] スイッチ 22 は、バッテリー 21 とローパスフィルタ 23 との間の電力線上に配置され、マイクロコンピュータ 25 の制御に従い、スイッチング動作する。すなわち、スイッチ 22 がオン状態（通電状態）となったとき、バッテ

リ 2 1 からの直流電力は、電力線を介してローパスフィルタ 2 3 に供給される。一方、スイッチ 2 2 がオフ状態（遮電状態）となったとき、ローパスフィルタ 2 3 には直流電力が供給されないことになる。

[0029] ローパスフィルタ 2 3 は、バッテリー 2 1 と接点 2 4 との間の電力線上に配置され、接点 2 4 を介して接続されるフレーム装置 1 2 に直流電力を供給可能にする。また、ローパスフィルタ 2 3 は、リーダライタ 2 6 が発生し、電力線を介して伝達される高周波信号を遮断する。

[0030] マイクロコンピュータ 2 5 は、スイッチ 2 2 及びリーダライタ 2 6 を制御する。また、マイクロコンピュータ 2 5 は、メモリ 2 5 A を有しており、各種の情報を記憶することができる。

[0031] リーダライタ 2 6 は、マイクロコンピュータ 2 5 の制御に従い、接点 2 4 を介して接続されるフレーム装置 1 2 と通信を行う。

[0032] 具体的には、リーダライタ 2 6 は、本来、ICチップと電磁結合して、ICチップとの間で高周波信号を授受するためのものである。すなわち、リーダライタ 2 6 は、ICチップの規格に対応して情報を書き込み、読み出すために設けられるものである。しかし、本実施の形態においては、電力線を介して高周波信号（交流信号）が授受される。すなわち、本来、リーダライタ 2 6 内のコイル等により授受していた高周波信号は、ハイパスフィルタ 2 7 を介して電力線に重畳され、ICチップとの通信は電力線を経由して行われる。

[0033] ハイパスフィルタ 2 7 は、リーダライタ 2 6 が発生する高周波信号を通過して、電力線を介してフレーム装置 1 2 に伝達させる。また、ハイパスフィルタ 3 3 は、電力線を介して伝達される直流電力を遮断する。

[0034] バッテリー装置 1 1 は、以上のように構成され、直流電力を、フレーム装置 1 2 に供給する。

[0035] 図 2 に示すように、フレーム装置 1 2 は、接点 3 1、ローパスフィルタ 3 2、ハイパスフィルタ 3 3、及びICチップ 3 4 から構成される。

[0036] ローパスフィルタ 3 2 は、接点 3 1 と駆動装置 1 3 との間の電力線上に配置され、接点 3 1 を介して接続されるバッテリー装置 1 1 から供給される直流

電力を、駆動装置 1 3 に供給可能にする。また、ローパスフィルタ 3 2 は、バッテリー装置 1 1 のリーダライタ 2 6 が発生し、電力線を介して伝達される高周波信号を遮断する。

[0037] ハイパスフィルタ 3 3 は、バッテリー装置 1 1 のリーダライタ 2 6 が発生する高周波信号を通過して、電力線を介して IC チップ 3 4 に伝達可能にする。また、ハイパスフィルタ 3 3 は、電力線を介して供給される直流電力を遮断する。

[0038] IC チップ 3 4 は、電力線に重畳された高周波信号により得られる電力により、リーダライタ 2 6 から送信された高周波信号に対応するコマンドに応じた処理を行う。IC チップ 3 4 は、処理結果を負荷変調することで、電力線を介してリーダライタ 2 6 に伝達する。

[0039] また、IC チップ 3 4 は、記憶素子であって、メモリ 3 4 A を有しており、リーダライタ 2 6 から送信される情報や処理結果を記憶することができる。

[0040] なお、IC チップ 3 4 は、各種の規格に基づく IC タグなどの電子タグにより構成することができる。例えば FeliCa, NFC (Near Field Communication), RF ID (Radio Frequency Identification), Mifare (いずれも商標) 等の規格は勿論、これらの規格に基づかない独自の構成の電子タグを用意することもできる。IC チップ 3 4 は、高周波信号により、少なくとも内部に記憶する情報を読み出し出力する機能を有し、さらに供給された情報を記憶する機能を有するのが好ましい。また、パッシブタイプとアクティブタイプのいずれでもよい。

[0041] フレーム装置 1 2 は、以上のように構成され、バッテリー装置 1 1 からの直流電力を、駆動装置 1 3 に供給する。

[0042] [認証接続処理の流れ]

次に、図 3 のフローチャートを参照して、バッテリー装置 1 1 とフレーム装置 1 2 との間で行われる認証接続処理について説明する。

[0043] バッテリー装置 1 1 がフレーム装置 1 2 に搭載され、バッテリー装置 1 1 とフレーム装置 1 2 が電氣的に接続されると (ステップ S 1 1 の「Yes」)、認証

接続処理が開始される。

- [0044] ステップS 1 2において、マイクロコンピュータ 2 5は、認証情報読み取りのコマンドを生成する。具体的には、フレーム装置 1 2のICチップ 3 4のメモリ 3 4 Aには、フレーム装置 1 2を一意に識別するための認証情報が記憶されており、これを読み出すコマンドが生成される。
- [0045] ステップS 1 3において、リーダライタ 2 6は、コマンドに対応して、高周波信号としての高周波信号を変調する。具体的には、リーダライタ 2 6は、高周波信号としての13.56MHzの周波数の搬送波を、ステップS 1 2で生成されたコマンドに対応して振幅変調する。ステップS 1 4において、リーダライタ 2 6は、電力線を介して高周波信号を出力する。
- [0046] バッテリ装置 1 1から出力された高周波信号は、電力線を介してフレーム装置 1 2に伝達される。そして、フレーム装置 1 2において、ICチップ 3 4は、電力線を介して伝達される高周波信号を受信する（ステップS 3 1）。
- [0047] ステップS 3 2において、ICチップ 3 4は、高周波信号から得られた電力を用いて、認証情報読み取りのコマンドを実行し、メモリ 3 4 Aに記憶されたフレーム装置 1 2の認証情報を読み出す（ステップS 3 3）。そして、ステップS 3 4において、ICチップ 3 4は、読み出された認証情報に対応して負荷変調を行う。
- [0048] ICチップ 3 4において、高周波信号の負荷変調により発生する反射波の信号は、電力線を介してバッテリ装置 1 1により受信される。そして、バッテリ装置 1 1において、リーダライタ 2 6は、負荷変調により発生する反射波の信号を復調する（ステップS 1 5）。これにより、フレーム装置 1 2から認証情報が読み出されたことになる。
- [0049] ステップS 1 6において、マイクロコンピュータ 2 5は、フレーム装置 1 2との接続が1回目の接続であるか否かを判定する。例えばメモリ 2 5 Aにフレーム装置 1 2の認証情報が記憶されていない場合など、ステップS 1 6において、1回目の接続であると判定された場合、処理は、ステップS 1 7に進む。

- [0050] ステップS 1 7において、マイクロコンピュータ 2 5は、フレーム装置 1 2から読み出された認証情報を、メモリ 2 5 Aに記憶する。これにより、バッテリー装置 1 1は、自身が搭載されるべきフレーム装置 1 2の認証情報を記憶したことになる。
- [0051] ステップS 1 8において、マイクロコンピュータ 2 5は、メモリ 2 5 Aに記憶されたバッテリー装置 1 1を一意に識別するための認証情報を読み出す。ステップS 1 9において、リーダライタ 2 6は、読み出された認証情報に対応して高周波信号を変調し、その高周波信号を電力線を介して出力する（ステップS 2 0）。
- [0052] バッテリー装置 1 1から出力された高周波信号は、電力線を介してフレーム装置 1 2に伝達される。そして、フレーム装置 1 2において、ICチップ 3 4は、電力線を介して伝達される高周波信号を受信して（ステップS 3 5）、高周波信号から得られる認証情報をメモリ 3 4 Aに記憶する（ステップS 3 6）。すなわち、バッテリー装置 1 1側だけでなく、フレーム装置 1 2側でも、接続先の装置の認証情報が保持される。
- [0053] そして、1回目の接続では、バッテリー 2 1からの直流電力が電力線を介してフレーム装置 1 2に供給され、それにより駆動装置 1 3が駆動される。
- [0054] 一方、ステップS 1 6において、1回目の接続でない、すなわち、2回目以降の接続であると判定された場合、処理は、ステップS 2 1に進む。ステップS 2 1において、マイクロコンピュータ 2 5は、フレーム装置 1 2から読み出された認証情報と、1回目の接続でメモリ 2 5 Aに記憶された認証情報を照合して、認証処理を行う。
- [0055] ステップS 2 2において、マイクロコンピュータ 2 5は、ステップS 2 1の照合の結果に基づいて、フレーム装置 1 2から読み出された認証情報が正当な認証情報であるか否かを判定する。ステップS 2 2において、正当な認証情報であると判定された場合、処理は、ステップS 2 3に進む。
- [0056] ステップS 2 3において、マイクロコンピュータ 2 5は、スイッチ 2 2を制御して、正当な認証情報の処理を行う。正当な認証情報の処理としては、

例えば、スイッチ 22 をオン状態にすることで、バッテリー 21 が制御され、バッテリー 21 からの直流電力が電力線を介してフレーム装置 12 に供給され、それにより駆動装置 13 が駆動される。

[0057] ステップ S 24 において、マイクロコンピュータ 25 は、認証処理の結果をメモリ 25 A に記憶する。また、ステップ S 26 において、リーダライタ 26 は、認証処理の結果に対応して高周波信号を変調し、その高周波信号を電力線を介して出力する（ステップ S 20）。これにより、フレーム装置 12 においては、ICチップ 34 のメモリ 34 A に認証処理の結果が記憶される。

[0058] 一方、ステップ S 22 において、不当な認証情報であると判定された場合、処理は、ステップ S 25 に進む。

[0059] ステップ S 25 において、マイクロコンピュータ 25 は、スイッチ 22 を制御して、不当な認証情報の処理を行う。不当な認証情報の処理としては、例えば、スイッチ 22 をオフ状態にすることで、バッテリー 21 が制御され、バッテリー 21 からの直流電力がフレーム装置 12 に供給されず、それにより駆動装置 13 を駆動させることができなくなる。すなわち、正しい組み合わせのバッテリー装置 11 とフレーム装置 12 でしか、駆動装置 13 が駆動されないことになる。

[0060] そして、不当な認証情報の場合においても、ステップ S 24, S 26, S 20 の処理が行われ、前述した正当な認証情報の場合と同様に、認証処理の結果に対応した高周波信号が出力され、認証処理の結果が ICチップ 34 のメモリ 34 A に記憶される。これにより、メモリ 34 A には、バッテリー装置 11 の認証情報や認証処理の結果が記憶されることになるので、例えば、次回、バッテリー装置 11 と接続されたとき、それらの情報を認証処理などで用いるようにしてもよい。

[0061] 以上のように、認証接続処理においては、バッテリー装置 11 によって、フレーム装置 12 との 1 回目の接続が行われた場合、フレーム装置 12 から読み出された認証情報が記憶される。そして、フレーム装置 12 との 2 回目以

降の接続が行われた場合には、フレーム装置 1 2 から読み出された認証情報と、1 回目の接続で記憶された認証情報に基づいた認証処理が行われ、認証処理の結果に応じてバッテリー 2 1 の制御が行われる。

[0062] すなわち、バッテリー装置 1 1 は、使用開始時に搭載されたフレーム装置 1 2 の認証情報を記憶して、その認証情報を保持しているフレーム装置 1 2 以外には電力を供給しないことになる。これにより、例えばバッテリー装置 1 1 が盗難に遭った場合でも、バッテリー装置 1 1 は、最初に搭載されたフレーム装置 1 2 以外の他のフレーム装置では使用できなくなるので、より安全性の高い盗難防止機能を提供することができる。また、この盗難防止機能に、従来の物理的な鍵による盗難防止策を加えてもよい。

[0063] <2. 第2の実施の形態>

ところで、前述したように、バッテリー装置 1 1 は、例えば1日から1週間程度の利用ごとに充電されることを前提としているため、電動アシスト自転車 1 の利用頻度に応じて、フレーム装置 1 2 から取り外して充電を行う必要がある。そこで、次に、バッテリー装置 1 1 の充電を行うバッテリー充電システムについて説明する。

[0064] [バッテリー充電システムの構成例]

図 4 は、バッテリー充電システムの構成例を示す図である。

[0065] 図 4 に示すように、バッテリー充電システム 2 は、バッテリー装置 1 1 と、バッテリー装置 1 1 の充電を行う充電装置 1 4 から構成される。

[0066] 家庭用のコンセント 1 6 には、充電装置 1 4 の AC プラグ 1 5 が接続され、これにより、充電装置 1 4 は、AC プラグ 1 5 を介して AC 電源を利用可能とされる。充電装置 1 4 は、バッテリー装置 1 1 を載置可能な形状を有するとともに、バッテリー装置 1 1 の電源端子（図 5 の接点 2 4）に対応する位置に電源端子（図 5 の接点 4 3）が設けられており、載置されるバッテリー装置 1 1 と電氣的に接続可能とされる。

[0067] 充電装置 1 4 は、AC プラグ 1 5 から供給される AC 電力からバッテリー装置 1 1 を充電するための直流電力を生成し、載置されたバッテリー装置 1 1 に供給

する。これにより、バッテリー装置 11 への充電が行われる。

[0068] バッテリー充電システム 2 は、以上のように構成される。

[0069] [各装置の詳細な構成例]

図 5 は、図 4 のバッテリー装置 11 及び充電装置 14 の詳細な構成を示す図である。なお、図 5 においては、バッテリー装置 11 が充電装置 14 に載置され、それぞれの接点が電氣的に接続された状態を図示している。

[0070] 図 5 において、バッテリー装置 11 は、図 2 のバッテリー装置 11 と同様の構成を有しているため、その説明は省略する。また、図 5 には、バッテリー装置 11 の認証履歴及び利用履歴に関する情報（以下、履歴情報という）の管理を行う管理サーバ 17 が図示されている。

[0071] 図 5 に示すように、充電装置 14 は、充電回路 41、ローパスフィルタ 42、接点 43、ハイパスフィルタ 44、ICチップ 45、非接触 I/F 46、マイクロコンピュータ 47、及び通信回路 48 から構成される。

[0072] 充電回路 41 は、AC プラグ 15 から供給される AC 電力からバッテリー装置 11 を充電するための直流電力を生成し、電力線を介して、バッテリー装置 11 に供給する。

[0073] ローパスフィルタ 42 は、充電回路 41 と接点 43 との間の電力線上に配置され、接点 43 を介して接続されるバッテリー装置 11 のバッテリー 21 に、充電回路 41 からの直流電力を供給可能にする。また、ローパスフィルタ 42 は、バッテリー装置 11 のリーダライタ 26 が発生し、電力線を介して伝達される高周波信号を遮断する。

[0074] ハイパスフィルタ 44 は、バッテリー装置 11 のリーダライタ 26 が発生する高周波信号を通過して、電力線を介して IC チップ 45 に伝達させる。また、ハイパスフィルタ 44 は、電力線を介して供給される直流電力を遮断する。

[0075] IC チップ 45 は、電力線に重畳された高周波信号により得られる電力により、リーダライタ 26 から送信された高周波信号に対応するコマンドに応じた処理を行う。IC チップ 45 は、処理結果を負荷変調することで、電力線を

介してリーダライタ 26 に伝達する。

- [0076] また、ICチップ 45 は、記憶素子であって、メモリ 45 A を有しており、リーダライタ 26 から送信される情報や処理結果を記憶することができる。
- また、ICチップ 45 は、FeliCa（商標）等の規格に対応した非接触 I/F 46 を有しており、それらの規格に対応した ICチップ が内蔵された電子機器と近接通信を行うことで、メモリ 45 A に記憶された情報を送信することが可能とされる。
- [0077] マイクロコンピュータ 47 は、ICチップ 45 及び通信回路 48 を制御する。また、マイクロコンピュータ 47 は、メモリ 47 A を有しており、各種の情報を記憶することができる。
- [0078] 通信回路 48 は、マイクロコンピュータ 47 の制御に従い、所定のネットワークを介して、管理サーバ 17 と通信を行う。
- [0079] 充電装置 14 は、以上のように構成され、充電を行うための直流電力を、バッテリー装置 11 に供給する。
- [0080] 図 5 に示すように、管理サーバ 17 は、通信回路 51、CPU 52、記憶装置 53、及びディスプレイ 54 から構成される。
- [0081] 通信回路 51 は、CPU 52 の制御に従い、所定のネットワークを介して、充電装置 14 と通信を行う。
- [0082] CPU 52 は、管理サーバ 17 の各部の動作を制御する。CPU 52 は、通信回路 51 から供給される情報を記憶装置 53 に記憶する。また、CPU 52 は、通信回路 51 又は記憶装置 53 からの情報を、ディスプレイ 54 に表示する。
- [0083] 管理サーバ 17 は、以上のように構成され、充電装置 14 から送信される履歴情報を管理する。
- [0084] なお、充電装置 14 と管理サーバ 17 との間でネットワークを介して行われる通信は、無線通信及び有線通信は勿論、無線通信と有線通信とが混在した通信、すなわち、ある区間では無線通信が行われ、他の区間では有線通信が行われるようなものであってもよい。
- [0085] [認証充電処理の流れ]

次に、図6及び図7のフローチャートを参照して、バッテリー装置11、充電装置14、及び管理サーバ17により行われる認証充電処理について説明する。

- [0086] バッテリー装置11が充電装置14に載置され、バッテリー装置11と充電装置14が電氣的に接続されると（ステップS51の「Yes」）、認証充電処理が開始される。
- [0087] ステップS52乃至S54においては、図3のステップS12乃至S14と同様に、マイクロコンピュータ25によって、認証情報読み取りのコマンドが生成され、リーダライタ26によって、認証情報読み取りのコマンドに対応した高周波信号が電力線を介して出力される。
- [0088] バッテリー装置11から出力された高周波信号は、電力線を介して充電装置14に伝達される。ステップS71乃至S74においては、図3のステップS31乃至S34と同様に、ICチップ45によって、高周波信号が受信され、受信された高周波信号から得られる認証情報読み取りのコマンドが実行され、メモリ45Aに記憶された充電装置14の認証情報が読み出される。そして、ICチップ45によって、認証情報に応じた負荷変調が行われ、電力線を介してバッテリー装置11に伝達される。
- [0089] ICチップ45において、高周波信号の負荷変調により発生する反射波の信号は、電力線を介してバッテリー装置11により受信され、復調される（ステップS55）。これにより、充電装置14から認証情報が読み出されたことになる。
- [0090] そして、ステップS55乃至S65においては、図3のステップS15乃至S25と同様に、充電装置14との1回目の接続が行われた場合には、マイクロコンピュータ25によって、充電装置14から読み出された認証情報がメモリ25Aに記憶される。これにより、バッテリー装置11は、自身の充電を行うべき充電装置14の認証情報を記憶したことになる。また、1回目の接続では、充電回路41によって、直流電力が生成され、バッテリー21に供給されることで、バッテリー21の充電が行われる。

- [0091] 一方、充電装置 14 との 2 回目以降の接続が行われた場合には、マイクロコンピュータ 25 によって、充電装置 14 から読み出された認証情報と、1 回目の接続でメモリ 25 A に記憶された認証情報に基づいた認証処理が行われる。例えば、正当な認証情報であると判定された場合、マイクロコンピュータ 25 によって、スイッチ 22 がオン状態にされ、充電回路 41 からの直流電力によりバッテリー 21 の充電が行われる。それに対して、不当な認証情報であると判定された場合、マイクロコンピュータ 25 によって、スイッチ 22 がオフ状態にされ、バッテリー 21 の充電を行うことができなくなる。
- [0092] すなわち、バッテリー装置 11 は、正しい組み合わせのフレーム装置 12 でしか使用できないのみならず、正しい組み合わせの充電装置 14 でしか充電できなくなる。
- [0093] なお、ステップ S 60 においては、図 3 のステップ S 20 と同様に、認証情報に対応した高周波信号が出力される。そして、充電装置 14 では、ステップ S 75, S 76 において、図 3 のステップ S 35, S 36 と同様に、高周波信号が受信され、それにより得られる認証情報がメモリ 45 A に記憶される。
- [0094] 続いて、図 7 のステップ S 66 において、バッテリー装置 11 のマイクロコンピュータ 25 は、メモリ 25 A に記憶された履歴情報を読み出す。この履歴情報としては、バッテリー装置 11 の認証履歴や利用履歴の他、例えば、フレーム装置 12 により取得される電動アシスト自転車 1 の利用状況や自己診断情報など、バッテリー装置 11 側で蓄積可能となる情報が含まれる。
- [0095] ステップ S 67 において、リーダライタ 26 は、履歴情報に対応して、高周波信号を変調し、電力線を介して出力する（ステップ S 68）。
- [0096] バッテリー装置 11 から出力された高周波信号は、電力線を介して充電装置 14 に伝達される。そして、充電装置 14 においては、IC チップ 45 によって、高周波信号が受信され（ステップ S 77）、それにより得られる履歴情報がメモリ 45 A に記憶される（ステップ S 78）。
- [0097] ステップ S 79 において、マイクロコンピュータ 47 は、履歴情報を管理

サーバ 17 に送信するか否かを判定する。例えば、ユーザの操作により管理情報の送信が指示された場合、履歴情報を送信すると判定され（ステップ S 79 の「Yes」）、処理は、ステップ S 80 に進む。

[0098] ステップ S 80 において、通信回路 48 は、マイクロコンピュータ 47 の制御に従い、履歴情報を管理サーバ 17 に送信する。

[0099] 充電装置 14 から履歴情報が送信されると、管理サーバ 17 においては、通信回路 51 によって、履歴情報が受信される（ステップ S 91）。そして、ステップ S 92 において、CPU 51 は、受信された履歴情報を記憶装置 53 に記憶する。また、例えば、ユーザの操作により履歴情報の解析が指示された場合、CPU 51 は、ステップ S 93 において、履歴情報に対して所定の解析処理を施し、ステップ S 94 において、その解析結果をディスプレイ 54 に表示する。

[0100] これにより、例えば、バッテリー装置 11 が搭載されたフレーム装置 12 の認証情報や認証処理の結果、利用履歴などの履歴情報が管理サーバ 17 で一括管理されるとともに、その解析が行われるので、履歴情報を有効に活用して、さらなる盗難防止対策を施すことが可能となる。

[0101] 以上のように、認証充電処理においては、認証処理として、バッテリー装置 11 によって、充電装置 14 との 1 回目の接続が行われた場合、充電装置 14 から読み出された認証情報が記憶される。そして、充電装置 14 との 2 回目以降の接続が行われた場合には、充電装置 14 から読み出された認証情報と、1 回目の接続で記憶された認証情報に基づいた認証処理が行われ、認証処理の結果に応じてバッテリー 21 の制御が行われる。

[0102] すなわち、バッテリー装置 11 は、使用開始後、最初の充電時に載置された充電装置 14 の認証情報を記憶して、その認証情報を保持している充電装置 14 以外の電力により充電を行わないことになる。これにより、例えば、バッテリー装置 11 が盗難に遭った場合でも、そのバッテリー装置 11 は、最初に載置された充電装置 14 以外の他の充電装置では使用できなくなるので、正当な充電装置 14 を使用しない限り充電を行うことができず、一度放電して

しまうと、二度とバッテリー装置 11 を使用することができなくなる。通常、充電装置 14 は、ユーザの自宅など、電動アシスト自転車 1 とは離れた場所に設置されるため、バッテリー装置 11 と充電装置 14 が同時に盗難に遭う可能性は非常に低く、さらなる盗難防止機能を提供できる。

[0103] このように、本技術によれば、安全性の高い盗難防止機能を提供することができる。

[0104] 例えば、自転車本体と同一の鍵によりバッテリー装置 11 を施錠した場合において、工具により鍵穴を破壊するなどの強引な手口によりバッテリー装置 11 が盗難に遭ったとしても、盗まれたバッテリー装置 11 は、他の電動アシスト自転車では使用することができないため、バッテリー装置 11 の盗難防止が見込まれる。また、近年、盗難に遭ったバッテリー装置が、いわゆるインターネットオークションに出品され、売買されることが問題となっているが、本技術の盗難防止機能を採用することで、そのような問題も解決することが可能となる。

[0105] また、フレーム装置 12 の IC チップ 34 は、バッテリー装置 11 のリーダライタ 26 からの高周波信号により動作するため、IC チップ 34 及び周辺回路には認証処理時における電源が不要となる。つまり、フレーム装置 12 側には認証処理のための電源を別途搭載する必要がなく、さらにバッテリー装置 11 からの通電が行われない段階での認証処理が可能となる。また、バッテリー装置 11 のリーダライタ 26 と、フレーム装置 12 の IC チップ 34 との間の通信を暗号化することで、正当なフレーム装置になりすますことによる不正使用を防止することができる。これにより、従来よりも簡便な仕組みでセキュアな認証システムを実現することが可能となる。

[0106] なお、フレーム装置 12 の IC チップ 34 のメモリ 34 A に、正当なバッテリー装置の認証情報を記憶し、いま搭載されているバッテリー装置 11 の認証情報と照合して認証処理を行うことでも、組み合わせの正誤を判定できる。ただし、バッテリー装置 11 は、消耗品であり、また複数のバッテリー装置を並行して利用する可能性などを考慮すると、バッテリー装置 11 側で、自身が搭載

されるべきフレーム装置 1 2 や、載置される充電装置 1 4 の認証情報を記憶して、認証処理を行う方式が運用上望ましい方式であると考えられる。また、バッテリー装置 1 1 は消耗品であるため、例えば毎年ごとの入れ替えが必要となるが、バッテリー装置 1 1 が認証情報を保持することで、まだ認証情報を保持していない新しいバッテリー装置 1 1 は、事前設定をすることなく、直ちにフレーム装置 1 2 に搭載したり、充電装置 1 4 により充電を行うことが可能となる。

[0107] また、前述した説明では、バッテリー装置 1 1 が搭載される電子機器として、電動アシスト自転車 1 のフレーム装置 1 2 と、バッテリー装置 1 1 の充電を行う充電装置 1 4 を説明したが、その他の IC チップを有する電子機器に電力線を介して接続され、前述した認証処理が行われるようにしてもよい。また、電動アシスト自転車の他、例えば、電動自動車、電動バイク、又は電動車椅子等の電動車両にバッテリー装置が搭載されるようにしてもよい。

[0108] また、前述した説明では、バッテリー装置 1 1 が、1 台のフレーム装置 1 2 の認証情報を保持する例を説明したが、それに限らず、例えば、複数台のフレーム装置 1 2 の認証情報を保持できるように設定したり、複数台のフレーム装置 1 2 が共通の認証情報を保持できるような設定が可能とされるようにしてもよい。これにより、複数台のバッテリー装置 1 1 を、複数台のフレーム装置 1 2 で共用することが可能となるので、例えば、レンタサイクルなど、特定の事業者が複数の電動アシスト自転車 1 を運用する場合でも、自らが所有する電動アシスト自転車 1 の範囲では、バッテリー装置 1 1 の共用運用が可能でありながら、他の電動アシスト自転車ではバッテリー装置 1 1 を利用できない、といった仕組みを容易に構築できる。

[0109] なお、本明細書において、システムとは、複数の装置により構成される装置全体を表すものである。

[0110] また、本技術の実施の形態は、前述した実施の形態に限定されるものではなく、本技術の要旨を逸脱しない範囲において種々の変更が可能である。

[0111] さらに、本技術は、以下の構成とすることも可能である。

[0112] [1]

電力線を介して直流電力を出力するバッテリーと、

電子機器が前記電力線を介して前記バッテリーと接続された場合、前記電力線を介して高周波信号を出力して通信することで、前記電子機器の認証情報を読み出す通信部と、

前記電子機器との 1 回目の接続が行われた場合、読み出された前記認証情報を記憶するとともに、前記バッテリーを制御する制御部と

を備え、

前記制御部は、前記電子機器との 2 回目以降の接続が行われた場合、読み出された前記認証情報及び 1 回目の接続で記憶された前記認証情報に基づいた前記電子機器の認証処理を行い、前記電子機器の認証処理の結果に応じて前記バッテリーを制御する

バッテリー装置。

[2]

前記電子機器は、人力駆動力に加えて補助的な電力駆動力を発生させて前方方向へ走行する電動アシスト自転車において、前記電力駆動力を発生させる駆動装置に直流電力を供給する電力供給装置であり、

前記制御部は、前記バッテリーから前記電力線を介して前記電力供給装置に出力される直流電力を制御する

[1]に記載のバッテリー装置。

[3]

前記電力供給装置には、前記電力線を介して入力される高周波信号を負荷変調することにより、記憶している前記認証情報を前記電力線を介して前記バッテリー装置に出力する記憶素子が設けられる

[1]又は[2]に記載のバッテリー装置。

[4]

前記電子機器は、前記バッテリーの充電を行うための充電装置であり、

前記制御部は、前記充電装置から前記電力線を介して前記バッテリーに出力

される直流電力を制御する

[1]に記載のバッテリー装置。

[5]

前記充電装置には、前記電力線を介して入力される高周波信号を負荷変調することにより、記憶している前記認証情報を前記電力線を介して前記バッテリー装置に出力する記憶素子が設けられる

[1]又は[4]に記載のバッテリー装置。

[6]

前記バッテリー装置の認証履歴及び利用履歴に関する履歴情報を記憶する記憶部をさらに備え、

前記通信部は、前記電力線を介して高周波信号を出力して通信することで、記憶された前記履歴情報を前記充電装置に送信する

[1], [4], 又は[5]に記載のバッテリー装置。

[7]

バッテリーを備えるバッテリー装置の制御方法であって、

電子機器が前記電力線を介して前記バッテリーと接続された場合、前記電力線を介して高周波信号を出力して通信することで、前記電子機器の認証情報を読み出し、

前記電子機器との1回目の接続が行われた場合、読み出された前記認証情報を記憶するとともに、前記バッテリーを制御し、

前記電子機器との2回目以降の接続が行われた場合、読み出された前記認証情報及び1回目の接続で記憶された前記認証情報に基づいた前記電子機器の認証処理を行い、前記電子機器の認証処理の結果に応じて前記バッテリーを制御する

制御方法。

[8]

電力線を介して直流電力を出力するバッテリーと、

人力駆動力に加えて補助的な電力駆動力を発生させる駆動装置に直流電力

を供給する電力供給装置と、

前記電力供給装置が前記電力線を介して前記バッテリーと接続された場合、
前記電力線を介して高周波信号を出力して通信することで、前記電力供給装置の認証情報を読み出す通信部と、

前記電力供給装置との１回目の接続が行われた場合、読み出された前記認証情報を記憶するとともに、前記バッテリーを制御する制御部と

を備え、

前記制御部は、前記電力供給装置との２回目以降の接続が行われた場合、読み出された前記認証情報及び１回目の接続で記憶された前記認証情報に基づいた前記電力供給装置の認証処理を行い、前記電力供給装置の認証処理の結果に応じて前記バッテリーを制御する

電動車両。

符号の説明

[0113] １ 電動アシスト自転車， ２ バッテリー充電システム， １１ バッテリー装置， １２ フレーム装置， １３ 駆動装置， １４ 充電装置，
 １７ 管理サーバ， ２１ バッテリー， ２２ スイッチ， ２４ 接点，
 ２５ マイクロコンピュータ， ２５Ａ メモリ， ２６ リーダライタ
 ， ３１ 接点， ３４ ICチップ， ３４Ａ メモリ， ４３ 接点，
 ４５ ICチップ， ４５Ａ メモリ

請求の範囲

[請求項1]

電力線を介して直流電力を出力するバッテリーと、

電子機器が前記電力線を介して前記バッテリーと接続された場合、前記電力線を介して高周波信号を出力して通信することで、前記電子機器の認証情報を読み出す通信部と、

前記電子機器との1回目の接続が行われた場合、読み出された前記認証情報を記憶するとともに、前記バッテリーを制御する制御部とを備え、

前記制御部は、前記電子機器との2回目以降の接続が行われた場合、読み出された前記認証情報及び1回目の接続で記憶された前記認証情報に基づいた前記電子機器の認証処理を行い、前記電子機器の認証処理の結果に応じて前記バッテリーを制御する

バッテリー装置。

[請求項2]

前記電子機器は、人力駆動力に加えて補助的な電力駆動力を発生させて前方方向へ走行する電動アシスト自転車において、前記電力駆動力を発生させる駆動装置に直流電力を供給する電力供給装置であり、

前記制御部は、前記バッテリーから前記電力線を介して前記電力供給装置に出力される直流電力を制御する

請求項1に記載のバッテリー装置。

[請求項3]

前記電力供給装置には、前記電力線を介して入力される高周波信号を負荷変調することにより、記憶している前記認証情報を前記電力線を介して前記バッテリー装置に出力する記憶素子が設けられる

請求項2に記載のバッテリー装置。

[請求項4]

前記電子機器は、前記バッテリーの充電を行うための充電装置であり、

前記制御部は、前記充電装置から前記電力線を介して前記バッテリーに出力される直流電力を制御する

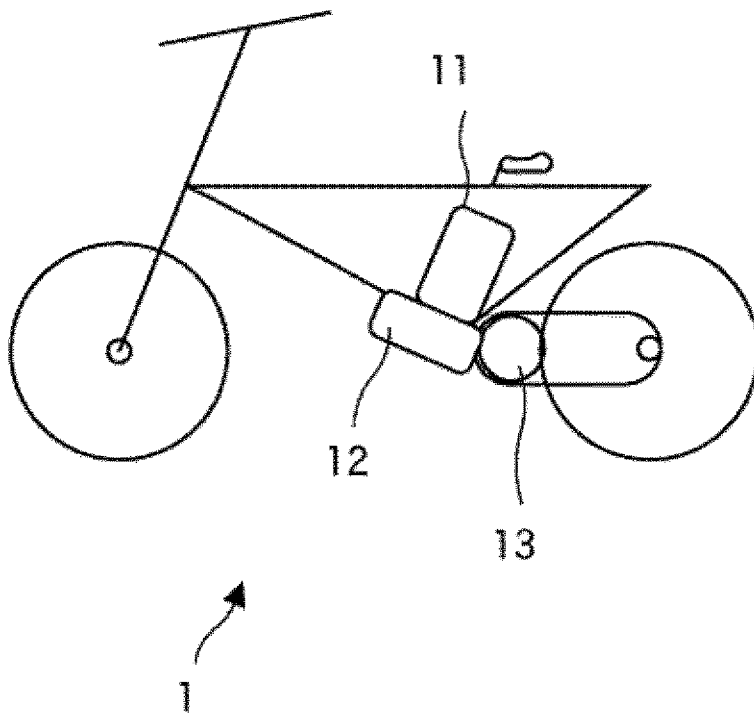
請求項1に記載のバッテリー装置。

- [請求項5] 前記充電装置には、前記電力線を介して入力される高周波信号を負荷変調することにより、記憶している前記認証情報を前記電力線を介して前記バッテリー装置に出力する記憶素子が設けられる
- 請求項4に記載のバッテリー装置。
- [請求項6] 前記バッテリー装置の認証履歴及び利用履歴に関する履歴情報を記憶する記憶部をさらに備え、
- 前記通信部は、前記電力線を介して高周波信号を出力して通信することで、記憶された前記履歴情報を前記充電装置に送信する
- 請求項4に記載のバッテリー装置。
- [請求項7] バッテリーを備えるバッテリー装置の制御方法であって、
- 電子機器が前記電力線を介して前記バッテリーと接続された場合、前記電力線を介して高周波信号を出力して通信することで、前記電子機器の認証情報を読み出し、
- 前記電子機器との1回目の接続が行われた場合、読み出された前記認証情報を記憶するとともに、前記バッテリーを制御し、
- 前記電子機器との2回目以降の接続が行われた場合、読み出された前記認証情報及び1回目の接続で記憶された前記認証情報に基づいた前記電子機器の認証処理を行い、前記電子機器の認証処理の結果に応じて前記バッテリーを制御する
- 制御方法。
- [請求項8] 電力線を介して直流電力を出力するバッテリーと、
- 人力駆動力に加えて補助的な電力駆動力を発生させる駆動装置に直流電力を供給する電力供給装置と、
- 前記電力供給装置が前記電力線を介して前記バッテリーと接続された場合、前記電力線を介して高周波信号を出力して通信することで、前記電力供給装置の認証情報を読み出す通信部と、
- 前記電力供給装置との1回目の接続が行われた場合、読み出された前記認証情報を記憶するとともに、前記バッテリーを制御する制御部と

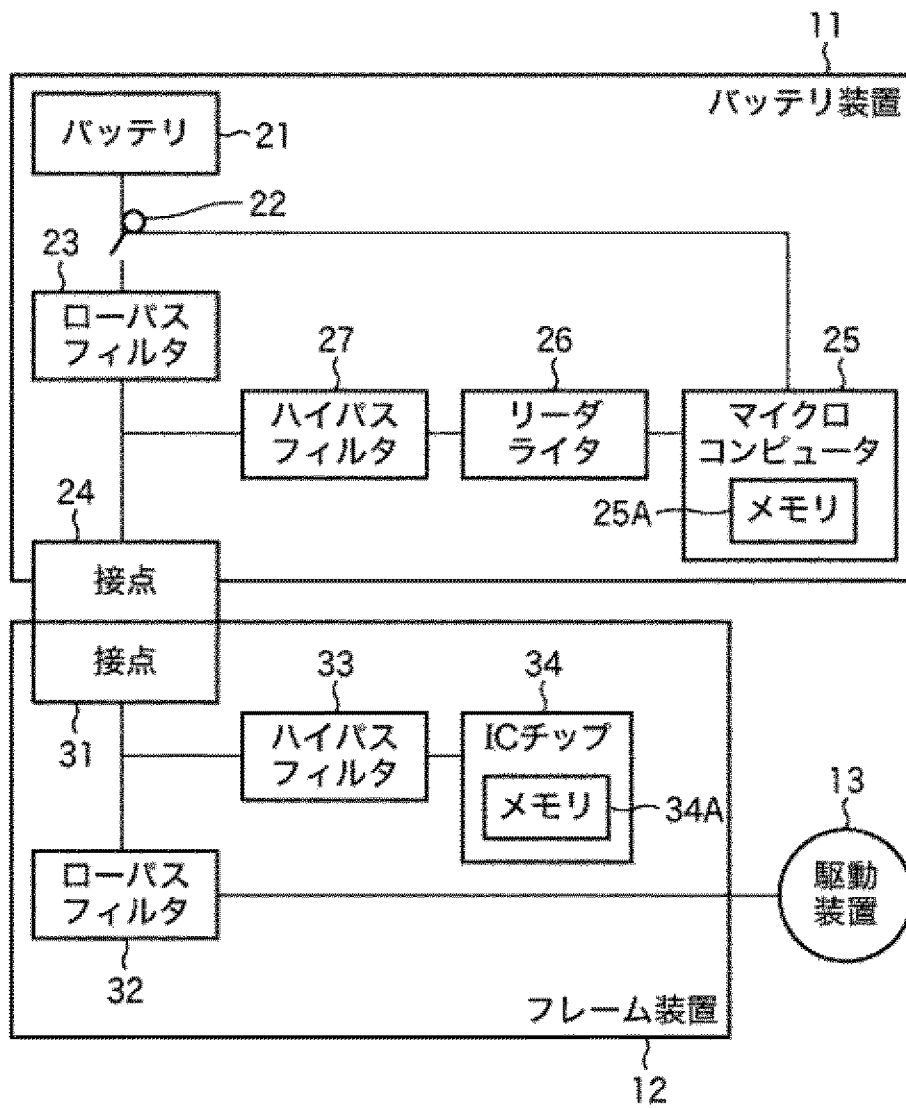
を備え、

前記制御部は、前記電力供給装置との2回目以降の接続が行われた場合、読み出された前記認証情報及び1回目の接続で記憶された前記認証情報に基づいた前記電力供給装置の認証処理を行い、前記電力供給装置の認証処理の結果に応じて前記バッテリーを制御する
電動車両。

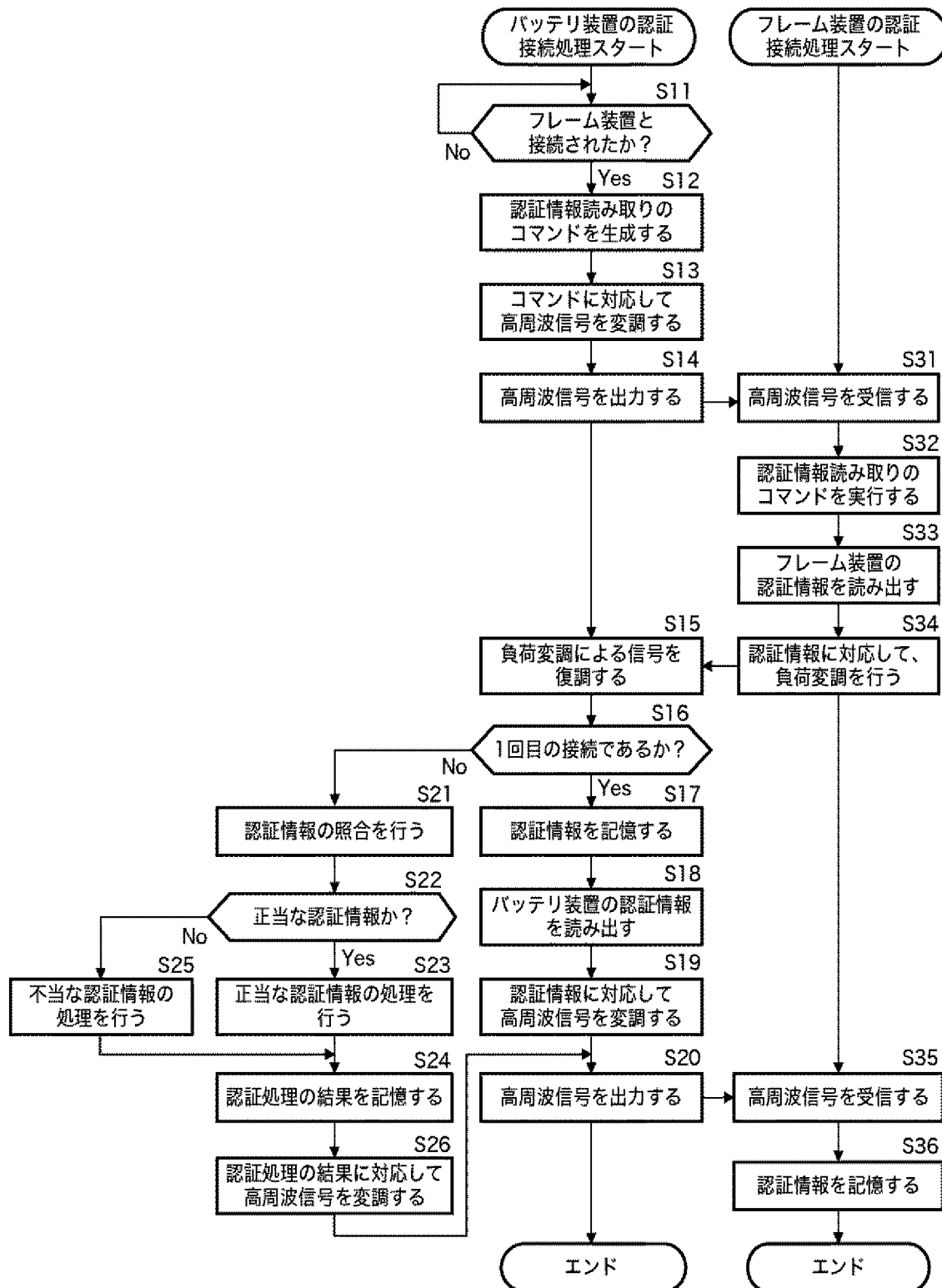
[図1]



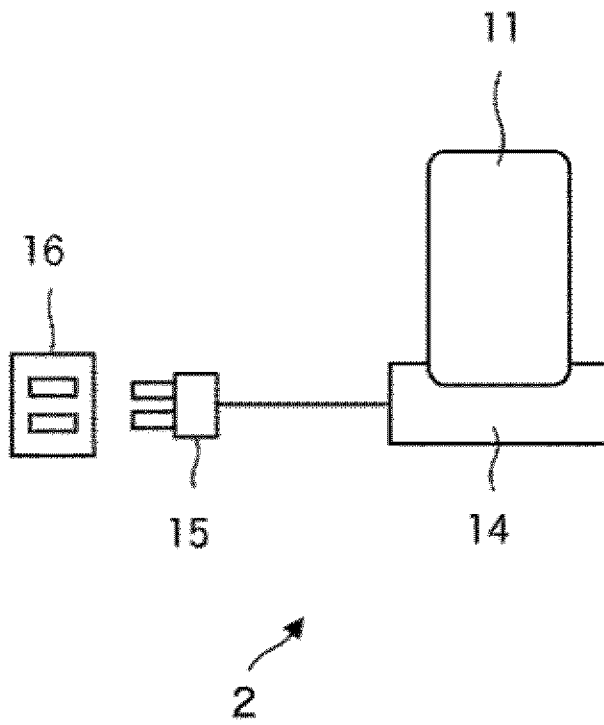
[図2]



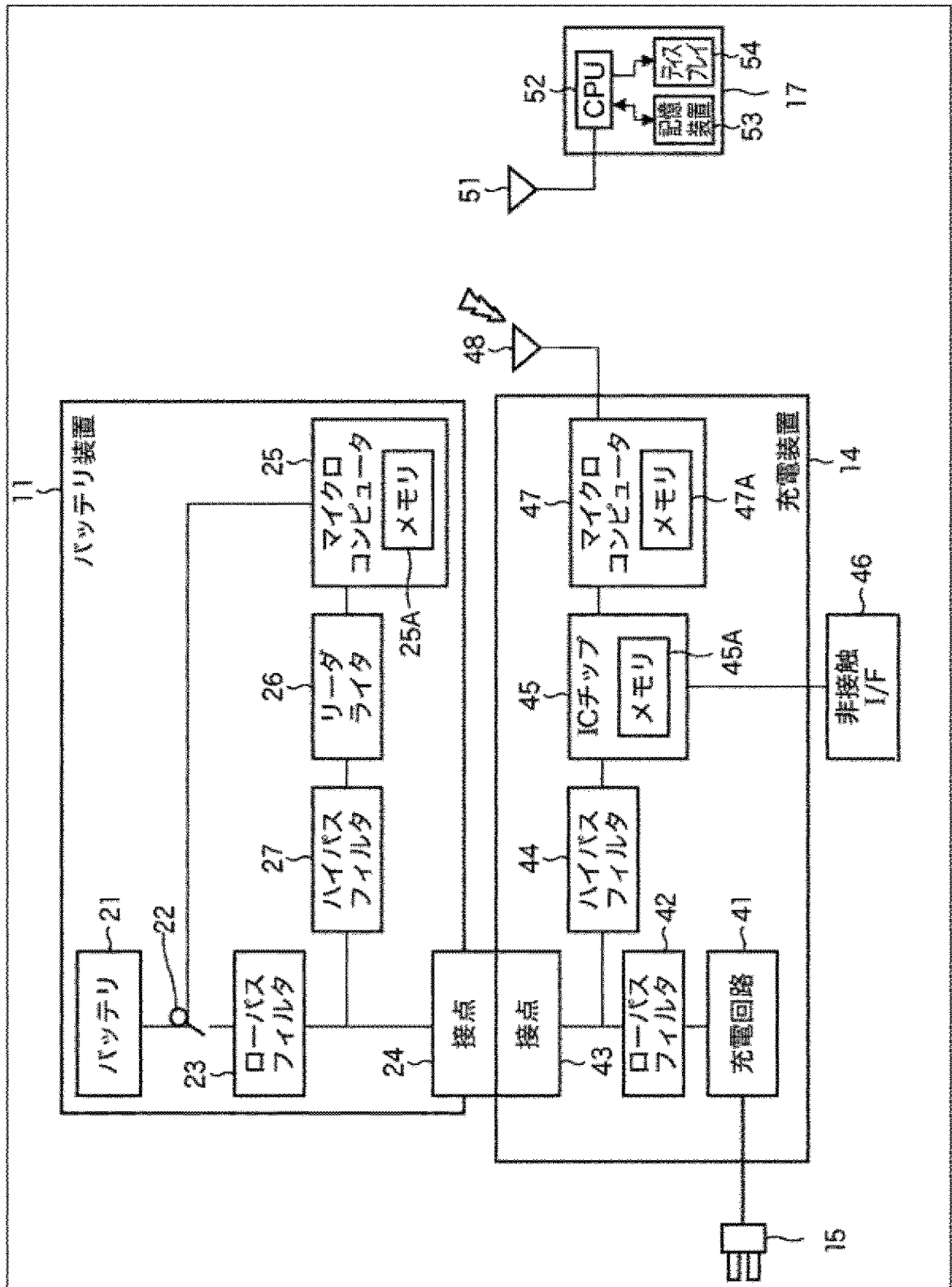
[図3]



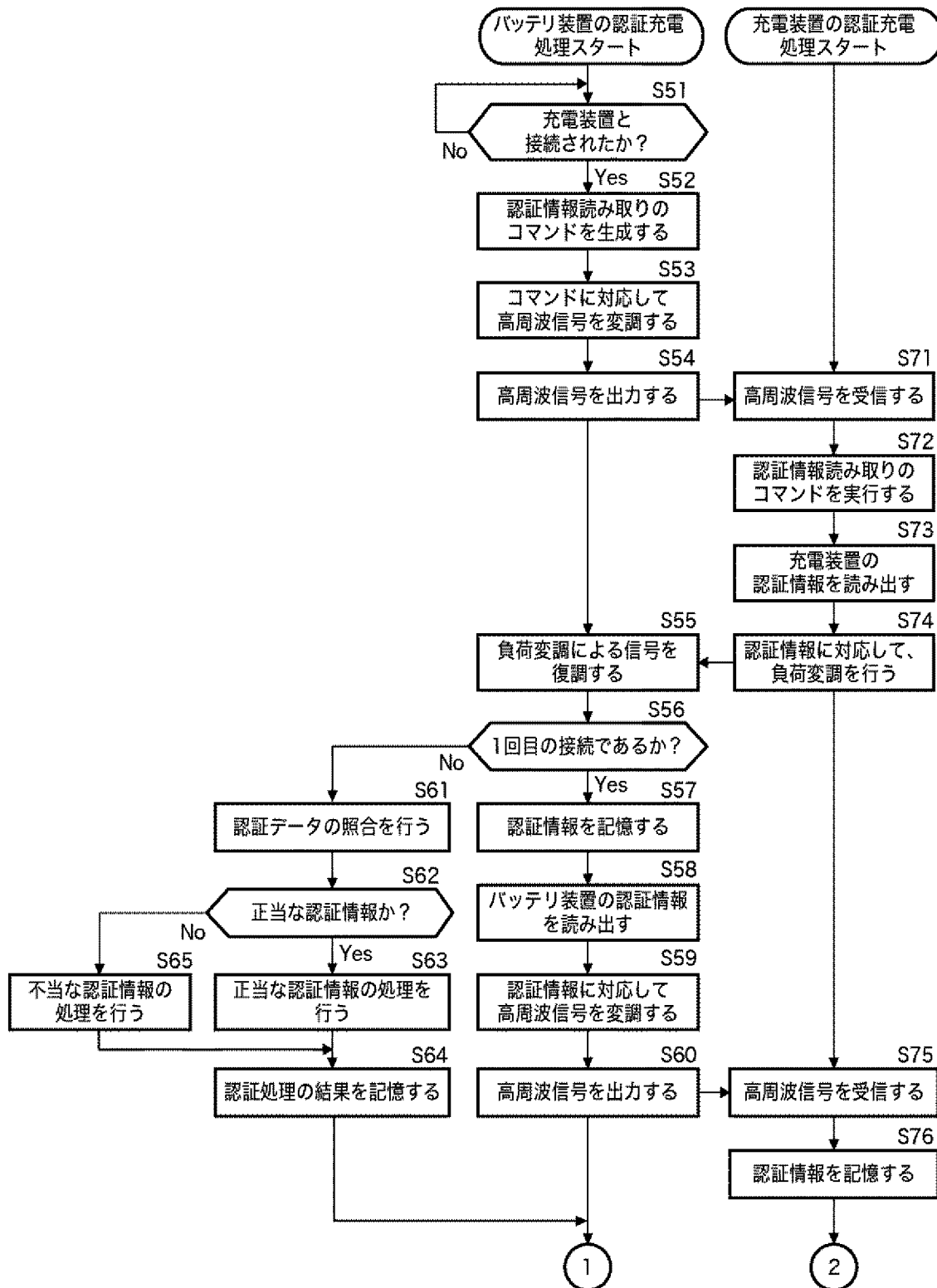
[図4]



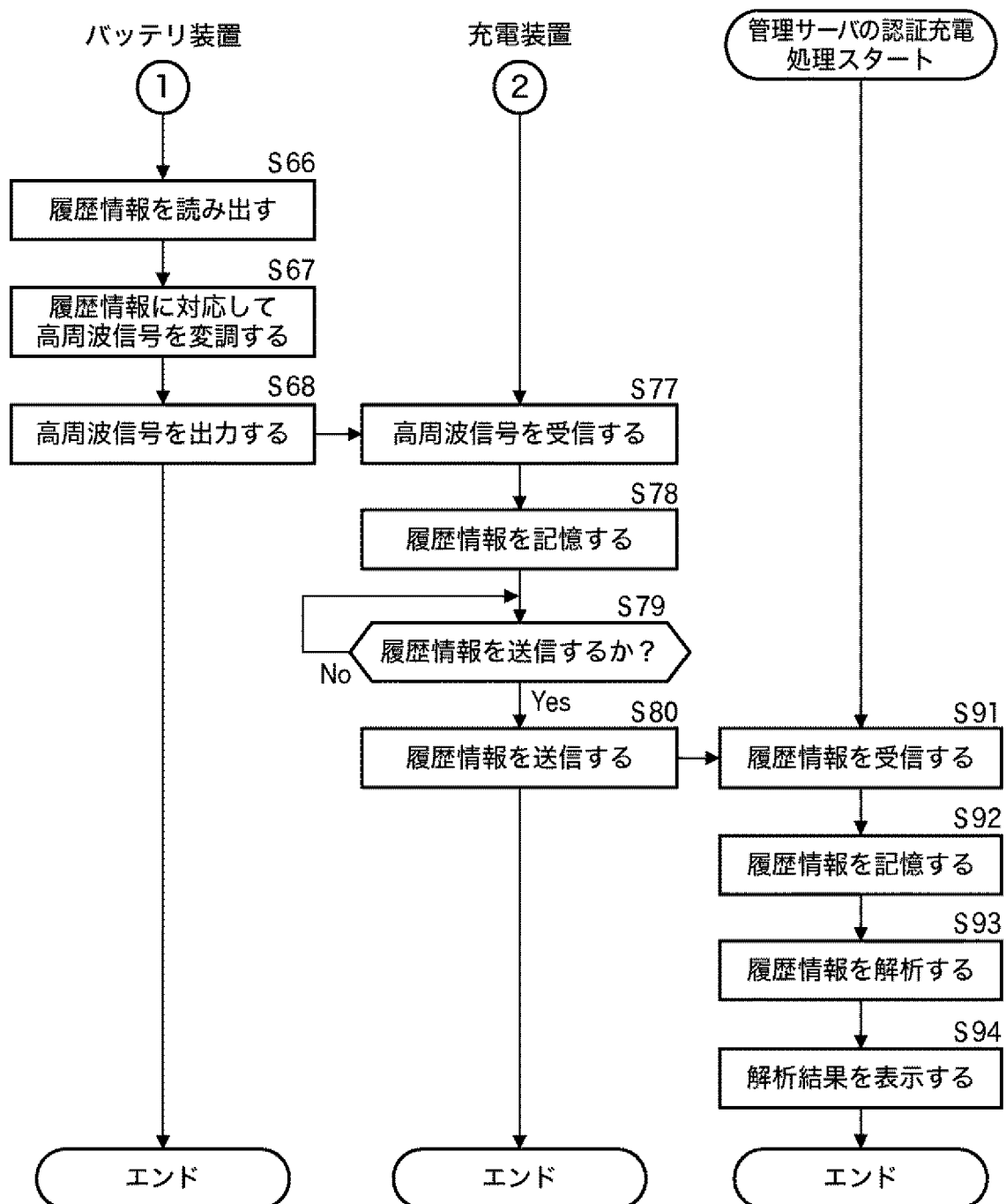
[図5]



[図6]



[図7]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2012/063033

A. CLASSIFICATION OF SUBJECT MATTER

B62H5/00(2006.01)i, B60L3/00(2006.01)i, B62M6/90(2010.01)i, E05B49/00(2006.01)i, E05B65/12(2006.01)i, H01M2/10(2006.01)i, H01M10/44(2006.01)i, H02J7/00(2006.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

B62H5/00, B60L3/00, B62M6/90, E05B49/00, E05B65/12, H01M2/10, H01M10/44, H02J7/00

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2012
Kokai Jitsuyo Shinan Koho	1971-2012	Toroku Jitsuyo Shinan Koho	1994-2012

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2009-248662 A (Panasonic Corp.), 29 October 2009 (29.10.2009), entire text; fig. 1 to 10 (Family: none)	1-8
A	JP 2000-142514 A (Honda Motor Co., Ltd.), 23 May 2000 (23.05.2000), entire text; fig. 1 to 46 & EP 985596 A2 & DE 69933742 T2 & TW 486440 B & CN 1247142 A & ES 2274597 T3	1-8



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
13 August, 2012 (13.08.12)

Date of mailing of the international search report
28 August, 2012 (28.08.12)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2012/063033

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2006-321452 A (Yamaha Motor Co., Ltd.), 30 November 2006 (30.11.2006), entire text; fig. 1 to 5 & US 2006/0261674 A1 & EP 1724167 A1 & CN 1865067 A & AT 486750 T & ES 2353897 T3 & TW I293609 B	1-8
A	JP 2000-164185 A (Honda Motor Co., Ltd.), 16 June 2000 (16.06.2000), entire text; fig. 1 to 49 & TW M258036 U	1-8

A. 発明の属する分野の分類 (国際特許分類 (I P C))

Int.Cl. B62H5/00(2006.01)i, B60L3/00(2006.01)i, B62M6/90(2010.01)i, E05B49/00(2006.01)i, E05B65/12(2006.01)i, H01M2/10(2006.01)i, H01M10/44(2006.01)i, H02J7/00(2006.01)i

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (I P C))

Int.Cl. B62H5/00, B60L3/00, B62M6/90, E05B49/00, E05B65/12, H01M2/10, H01M10/44, H02J7/00

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1 9 2 2 - 1 9 9 6 年
日本国公開実用新案公報	1 9 7 1 - 2 0 1 2 年
日本国実用新案登録公報	1 9 9 6 - 2 0 1 2 年
日本国登録実用新案公報	1 9 9 4 - 2 0 1 2 年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2009-248662 A (パナソニック株式会社) 2009. 10. 29, 全文, 第 1-10 図 (ファミリーなし)	1-8
A	JP 2000-142514 A (本田技研工業株式会社) 2000. 05. 23, 全文, 第 1-46 図 & EP 985596 A2 & DE 69933742 T2 & TW 486440 B & CN 1247142 A & ES 2274597 T3	1-8

☒ C 欄の続きにも文献が列挙されている。

☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの
「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」口頭による開示、使用、展示等に言及する文献
「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
「Y」特に関連のある文献であって、当該文献と他の 1 以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
「&」同一パテントファミリー文献

国際調査を完了した日

1 3 . 0 8 . 2 0 1 2

国際調査報告の発送日

2 8 . 0 8 . 2 0 1 2

国際調査機関の名称及びあて先

日本国特許庁 (I S A / J P)
郵便番号 1 0 0 - 8 9 1 5
東京都千代田区霞が関三丁目 4 番 3 号

特許庁審査官 (権限のある職員)

増沢 誠一

3 D

7 5 3 5

電話番号 0 3 - 3 5 8 1 - 1 1 0 1 内線 3 3 4 1

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2006-321452 A (ヤマハ発動機株式会社) 2006. 11. 30, 全文, 第 1-5 図 & US 2006/0261674 A1 & EP 1724167 A1 & CN 1865067 A & AT 486750 T & ES 2353897 T3 & TW I293609 B	1-8
A	JP 2000-164185 A (本田技研工業株式会社) 2000. 06. 16, 全文, 第 1-49 図 & TW M258036 U	1-8