

**(19) 대한민국특허청(KR)**  
**(12) 공개특허공보(A)**

**(51) Int. Cl.<sup>6</sup>**  
H03F 3/46

**(11) 공개번호** 특 1995-0002203  
**(43) 공개일자** 1995년01월04일

(21) 출원번호	특 1994-0013867
(22) 출원일자	1994년06월20일
(30) 우선권주장	93201779.1 1993년06월21일 유럽(EP)
(71) 출원인	필립스 일렉트로닉스 엔. 브이. 프레데릭 얀 스미트 네델란드, 아인드호펜, 그로네보드세베그 1
(72) 발명자	요한 헨드릭 후이예싱 네델란드, 쉬플루이덴, 보우드트 10 루돌페 구스타페 후베르투스 에스카우지에르 네델란드, 스피예켄이쎄, 테. 테르빈드트스트라아트 14
(74) 대리인	이병호, 최달용

**심사청구 : 없음**

---

**(54) 증폭기 장치**

---

**요약**

[증폭기 장치]

증폭기 장치는 입력(4) 및 출력(6)을 갖춘 반전 상호 콘덕턴스 단(8)과, 상기 반전 상호 콘덕턴스 단(8)의 출력(6) 및 입력(4) 사이에 결합된 캐패시터(2) 및, 상기 반전 상호 콘덕턴스 단(8)의 입력(4)에 제1 신호 전류를 제공하기 위해 상기 반전 상호 콘덕턴스 단(8)의 입력(4)에 결합된 제1 출력(16)을 갖춘 신호 전류 수단(14)을 구비한다. 상기 신호 전류 수단(14)은 상기 반전 상호 콘덕턴스 단(8)의 출력(6)에 제2 신호 전류를 제공하기 위해 상기 반전 상호 콘덕턴스 단(8)의 출력(6)에 결합된 제2 출력(18)을 더 구비하며, 상기 제2 신호 전류는 상기 제1 신호 전류와 반대 위상을 갖는다. 제2 병렬 경로(20)는 밀려 보상 상호 콘덕턴스 단(8)을 바이пас스하여 밀려 보상의 오른쪽 반평면 영점을 제거한다.

**대표도**

**도5**

**형세서**

[발명의 명칭]

증폭기 장치

[도면의 간단한 설명]

제5도는 본 발명에 따른 밀려 보상 증폭기 장치의 기본 회로도. 제6도는 본 발명에 따른 밀려 보상 증폭기 장치의 실시예에 대한 회로도.

본 내용은 요부공개 건이므로 전문내용을 수록하지 않았음

**(57) 청구의 범위**

**청구항 1**

입력(4) 및 출력(6)을 갖는 반전 상호 콘덕턴스 단(8)과, 상기 반전 상호 콘덕턴스 단(8)의 출력(6)과 상기 입력(4)간에 결합된 캐패시터(2) 및, 상기 반전 상호 콘덕턴스 단(8)의 상기 입력(4)에 제1신호 전류를 제공하기 위해 상기 반전 상호 콘덕턴스 단(8)의 상기 입력(4)에 결합된 제 1출력(16)을 갖는 신호 전류 수단(14)을 구비하는 증폭기 장치에 있어서, 상기 신호 전류 수단(14)은 상기 반전 상호 콘덕턴스 단(8)의 상기 출력(6)에 결합된 제2출력 (18)을 구비하여 상기 반전상호 콘덕턴스 단(8)의 상기 출력(6)에 제2 신호 전류를 공급하며, 상기 제2신호 전류는 상기 제1신호 전류에 반대인 위상을 갖는 것을 특징으로 하는 증폭기 장치.

**청구항 2**

제 1 항에 있어서, 상기 제2 신호 전류는 상기 제1 출력 전류와 동일한 크기인 것을 특징으로 하는 증폭

기장치.

### 청구항 3

제1 또는 제2항에 있어서, 상기 신호 전류 수단(14)은 입력(22)과, 상기 반전 상호 콘덕턴스 단(8)의 상기입력(4)에 결합된 비반전 출력(16) 및, 상기 반전 상호 콘덕턴스 단(8)의 상기 출력(6)에 결합된 반전 출력(18)을 갖춘 제2 상호 콘덕턴스 단을 구비하는 것을 특징으로 하는 증폭기 장치.

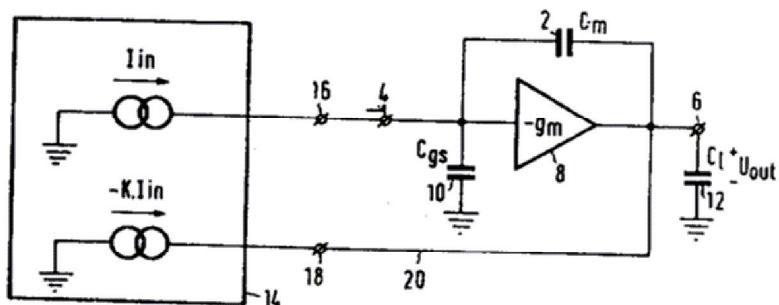
### 청구항 4

제3 항에 있어서, 상기 증폭기 장치는 상기 반전 상호 콘덕턴스 단(8)의 상기 출력(6)과 상기 제2 상호 콘덕턴스 단(14)의 상기 입력(22)간에 결합된 제2 캐패시터(24) 및, 입력(28), 상기 제2 상호 콘덕턴스 단(14)의 상기 비반전 출력(16)에 결합된 제1 비반전 출력(30), 상기 제2 상호 콘덕턴스 단(14)의 상기 입력(22)에 결합된 제2비반전 출력(32) 및, 상기 반전 상호 콘덕턴스 단(8)의 상기 출력(6)에 결합된 반전 출력(34)을 갖춘 제3 상호 콘덕턴스 단(26)를 구비하는 것을 특징으로 하는 증폭기 장치.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

### 도면

#### 도면5



#### 도면6

