

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第4718763号
(P4718763)

(45) 発行日 平成23年7月6日 (2011.7.6)

(24) 登録日 平成23年4月8日 (2011.4.8)

(51) Int. Cl.	F I
G09G 5/377 (2006.01)	G09G 5/36 520L
G06T 11/00 (2006.01)	G06T 11/00 100A
G09G 5/36 (2006.01)	G09G 5/36 530C
	G09G 5/36 510M

請求項の数 16 外国語出願 (全 37 頁)

(21) 出願番号	特願2003-110880 (P2003-110880)	(73) 特許権者	500046438
(22) 出願日	平成15年4月15日 (2003.4.15)		マイクロソフト コーポレーション
(65) 公開番号	特開2004-4761 (P2004-4761A)		アメリカ合衆国 ワシントン州 9805
(43) 公開日	平成16年1月8日 (2004.1.8)		2-6399 レッドモンド ワン マイ
審査請求日	平成18年3月23日 (2006.3.23)		クロソフト ウェイ
(31) 優先権主張番号	60/372,880	(74) 復代理人	100115624
(32) 優先日	平成14年4月15日 (2002.4.15)		弁理士 濱中 淳宏
(33) 優先権主張国	米国 (US)	(74) 復代理人	100129171
(31) 優先権主張番号	60/413,060		弁理士 柿沼 健一
(32) 優先日	平成14年9月24日 (2002.9.24)	(74) 代理人	110001243
(33) 優先権主張国	米国 (US)		特許業務法人 谷・阿部特許事務所
(31) 優先権主張番号	10/400,040	(72) 発明者	スティーブン ジェイ. エストロップ
(32) 優先日	平成15年3月25日 (2003.3.25)		アメリカ合衆国 98014 ワシントン
(33) 優先権主張国	米国 (US)		州 カーネーション ノースイースト 6
前置審査			3 ウェイ 28223
			最終頁に続く

(54) 【発明の名称】 ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進すること

(57) 【特許請求の範囲】

【請求項 1】

プロセッサ、グラフィックス・デバイス、前記グラフィックス・デバイスに対して画像処理動作に対応する命令を送出するグラフィックス・デバイス・ドライバ、ビデオ・レンダラーおよびビデオ・メモリを含むコンピューティング・システム用のプログラムを記録したコンピュータ読み取り可能な記録媒体であって、前記グラフィックス・デバイス・ドライバ及び前記ビデオ・レンダラーはプログラムモジュールであり、前記プログラムは、前記プロセッサに、

入力されたビデオ・データを前記ビデオ・メモリに割り当てられたウィンドウ内にレンダリングするように制御する前記ビデオ・レンダラーからの、前記グラフィックス・デバイス・ドライバが前記ビデオ・レンダラーに提供することができる前記画像処理動作に関する照会であって表示されるべきビデオのタイプについての記述を含む照会を、前記グラフィックス・デバイス・ドライバへ送信させ、

前記グラフィックス・デバイス・ドライバからの、当該グラフィックス・デバイス・ドライバが前記ビデオ・レンダラーに提供することができる少なくとも1つの画像処理動作を示す応答を、前記ビデオ・レンダラーで受信させる

命令を与えるように構成されていることを特徴とするコンピュータ読み取り可能な記録媒体。

【請求項 2】

前記グラフィックス・デバイス・ドライバは、前記グラフィックス・デバイスを介して

、前記少なくとも1つの画像処理動作を前記ビデオ・レンダラーに提供することができることを特徴とする請求項1に記載のコンピュータ読み取り可能な記録媒体。

【請求項3】

前記ビデオ・レンダラーが別の照会を、前記グラフィックス・デバイス・ドライバに送信し、前記別の照会が、前記少なくとも1つの画像処理動作である Proc Amp 処理動作のために、当該 Proc Amp 処理動作の特性についての

最小値、

最大値、

ステップサイズ値、および

デフォルト値

に関連付けられたパラメータを要求する

ことを特徴とする請求項1に記載のコンピュータ読み取り可能な記録媒体。

【請求項4】

前記ビデオ・レンダラーは、前記グラフィックス・デバイス・ドライバに対して、当該グラフィックス・デバイス・ドライバがサポートする グラフィックス・デバイスのリストを問い合わせることを特徴とする請求項1に記載のコンピュータ読み取り可能な記録媒体。

【請求項5】

前記グラフィックス・デバイス・ドライバで、前記表示されるべきビデオの タイプについての前記記述に基づいて前記画像処理能力を調整することを生じさせる命令を記録したことを特徴とする請求項1に記載のコンピュータ読み取り可能な記録媒体。

【請求項6】

前記調整は、前記表示されるべきビデオの タイプについての前記記述に関連した特定のタイプのビデオ・ストリームをサポートするために、前記画像処理能力を調整することを特徴とする請求項5に記載のコンピュータ読み取り可能な記録媒体。

【請求項7】

前記プログラムは、前記プロセッサに、

前記ビデオ・レンダラーからの、前記グラフィックス・デバイス・ドライバが前記ビデオ・レンダラーに提供することのできる前記少なくとも1つの画像処理動作についての 特性に関する別の照会を、前記グラフィックス・デバイス・ドライバへ送信させ、

前記グラフィックス・デバイス・ドライバからの、当該グラフィックス・デバイス・ドライバが前記ビデオ・レンダラーに提供することのできる少なくとも1つの画像処理動作についての少なくとも1つの 特性を示す別の応答を、前記ビデオ・レンダラーで受信させる

命令を与えるように構成されていることを特徴とする請求項1に記載のコンピュータ読み取り可能な記録媒体。

【請求項8】

前記プログラムは、前記プロセッサに、

前記ビデオ・レンダラーからの、前記グラフィックス・デバイス・ドライバが前記ビデオ・レンダラーに提供することのできる前記少なくとも1つの画像処理動作についての、特定の画像処理動作と同時に実行することができるかに関する別の照会を、前記グラフィックス・デバイス・ドライバへ送信させ、

前記グラフィックス・デバイス・ドライバからの、当該グラフィックス・デバイス・ドライバが前記ビデオ・レンダラーに提供することのできる前記少なくとも1つの画像処理動作についての、前記特定の画像処理動作と同時に実行することができるかを示す別の応答を、前記ビデオ・レンダラーで受信させる

命令を与えるように構成されていることを特徴とする請求項1に記載のコンピュータ読み取り可能な記録媒体。

【請求項9】

プロセッサと、

前記プロセッサに結合されたグラフィックス・デバイスと、
前記プロセッサに結合され、前記プロセッサにより実行されるプログラムモジュールを記録したコンピュータ読み取り可能な記録媒体とを備え、

前記プログラムモジュールは、ビデオ・レンダラーおよびグラフィックス・デバイス・ドライバを含み、

前記ビデオ・レンダラーは、前記プロセッサに、前記グラフィックス・デバイス・ドライバへの照会であって、前記グラフィックス・デバイス・ドライバが前記ビデオ・レンダラーに提供することができる前記画像処理動作に関する照会であり表示されるべきビデオのタイプについての記述を含む照会を送信させるように構成され、

10

前記グラフィックス・デバイス・ドライバは、前記プロセッサに、前記照会に対する前記ビデオ・レンダラーへの応答であって、当該グラフィックス・デバイス・ドライバが前記ビデオ・レンダラーに提供することができる1つまたは複数のビデオ処理動作および1つまたは複数のProc Amp処理動作を含む少なくとも1つの画像処理動作を示す応答を送信させるように構成された

ことを特徴とするコンピューティング・デバイス。

【請求項10】

前記1つまたは複数のビデオ処理動作および前記1つまたは複数のProc Amp処理動作は、同時に実行されることを特徴とする請求項9に記載のコンピューティング・デバイス。

20

【請求項11】

前記グラフィックス・デバイス・ドライバは、前記プロセッサに、
画像処理動作の実行のための前記ビデオ・レンダラーからの命令を受け取り、
前記グラフィックス・デバイスによる前記画像処理を生じさせる
ことを特徴とする請求項9に記載のコンピューティング・デバイス。

【請求項12】

前記1つまたは複数のProc Amp処理動作は、
なし、明度、コントラスト、色相、彩度を備えたProc Amp処理動作の特性のグループから選択され、

前記1つまたは複数のビデオ処理動作は、YUV-RGB変換動作、X伸張処理動作、Y伸張処理動作、サブ長方形領域処理動作、アルファ・ブレンド動作を備えたグループから選択されることを特徴とする請求項9に記載のコンピューティング・デバイス。

30

【請求項13】

プログラムモジュールであるビデオ・レンダラーとグラフィックス・デバイス・ドライバとの間の相互作用を促進する方法であって、

画像処理動作のうちの利用可能なProc Amp処理動作についての照会であり、表示されるべきビデオのタイプについての記述を含む照会を、前記ビデオ・レンダラーから前記グラフィックス・デバイス・ドライバへ送信することと、

前記表示されるべきビデオのタイプについての前記記述に基づいて前記グラフィックス・デバイス・ドライバの前記Proc Amp処理動作を、前記グラフィックス・デバイス・ドライバで生じさせることと、

40

前記生じたProc Amp処理動作を有する応答を前記グラフィックス・デバイス・ドライバから前記ビデオ・レンダラーへ送信することと

を含むことを特徴とする方法。

【請求項14】

前記グラフィックス・デバイス・ドライバによる前記応答は、前記Proc Amp処理動作と同時に実行されるビデオ処理動作を含むことを特徴とする請求項13に記載の方法。

【請求項15】

前記送信することは、

50

少なくとも1つまたは複数のProcAmp動作に向けられたレンダリング機能呼び出すことと、

前記呼び出しに応答して、前記グラフィックス・デバイス・ドライバへのビデオのタイプについての前記記述と関連づけられた1つまたは複数の入力データのパラメータを渡すことにより、利用可能な前記少なくとも1つまたは複数のProcAmp処理動作を特定することと

をさらに含むことを特徴とする請求項13に記載の方法。

【請求項16】

プロセッサと前記プロセッサに結合されたメモリを含むコンピューティング・システムのためのプログラムを記録したコンピュータ読み取り可能な記録媒体であって、前記プログラムは、前記プロセッサに請求項13に記載の方法を実行させることを特徴とするコンピュータ読み取り可能な記録媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本開示は、一般に、表示用の画像/図形データを処理することに関し、より詳細には、限定的なものではなく例示として、ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間で、重要な機能だけでなく、情報を伝達するためのプロトコルを使用してこれらの間での相互作用を促進すること(facilitating interaction)に関する。このような情報は、例えばProcAmp調整操作(adjustment operations)に向けられた照会、応答、命令などを備えることができる。

【0002】

【従来の技術】

典型的なコンピューティング環境では、グラフィックス・カード(graphics card)またはその類似物は、画像を表示装置に転送すること、および画像の処理の少なくとも一部を取り扱うことを担当している。ビデオ画像に関しては、図形オーバーレイ装置および技術がグラフィックス・カードおよびコンピューティング・デバイス全体によってしばしば使用されている。例えば、DVDまたはインターネットのストリーミング・ソースからのビデオ画像を表示するためには、そのビデオ画像を配置し維持するために図形オーバーレイ手順が開始される。

【0003】

図形オーバーレイ手順は、ビデオ画像が表示されることになるスクリーン位置を設定するための長方形(rectangle)とキー・カラーとを選択する。長方形は、所望の高さおよび幅と共に長方形の隅の開始座標で定義することができる。キー・カラーは、通常、明るいピンクなどのめったに見られない色であり、ビデオが表示スクリーン上のデスクトップ最上層に論理的に配置された場合にのみ、そのビデオを定義された長方形内にオーバーレイするのを確実にするために使用される。

【0004】

動作中、グラフィックス・カードは、色ピクセルを表示装置に送っているとき、所与のピクセルの位置が選択された図形オーバーレイ長方形内にあるか否かをチェックし、判定する。長方形内にない場合、デフォルト画像データが表示装置に転送される。一方、所与のピクセルの位置が選択された図形オーバーレイ長方形内にある場合、グラフィックス・カードは、そのピクセルのデフォルト画像データが選択されたキー・カラーと等しいか否かをチェックして判定する。等しくない場合、所与のピクセルに対して、デフォルト画像データが表示装置に転送される。一方、所与のピクセルの色が選択されたキー・カラーである場合、グラフィックス・カードはその所与のピクセルに対して表示装置にビデオ画像データを転送する。

【0005】

【非特許文献1】

Microsoft (登録商標) Windows (登録商標) Platform Design Note, "DirectX (登録商標)

10

20

30

40

50

) VA: Video Acceleration API/DDI", January 23, 2001

【 0 0 0 6 】

【発明が解決しようとする課題】

残念ながら、上述した図形オーバレイ技術にはいくつかの欠点がある。第1に、通常、任意のある時刻に単一の図形オーバレイ手順を有効とするのに十分なハードウェア資源があるにすぎない。何にせよ、前述した図形オーバレイ技術への依存は常に、ハードウェアによって限定されて、可能な同時ビデオ表示数に対して制約を生じる。第2に、上述したピンクまたは他のキー・カラーは、表示されたビデオを含んでいるウィンドウが表示スクリーン上のデスクトップのあちらこちらに激しく移動される場合、可視可能（すなわち、関連付けられた表示装置に表示される）になることがある。

10

【 0 0 0 7 】

第3に、表示装置上に表示されるビデオ画像はプリント・スクリーン・コマンドによって取り込まれないので、プリント・スクリーン・コマンドは効果的に機能しない。取り込まれないのではなく、キー・カラーがプリント・スクリーン・コマンドによって取り込まれるので、印刷された（またはコピーして貼り付けられた）画像は、ビデオが表示装置上に表示されているその場所にキー・カラーで塗りつぶされた長方形が含まれることになる。

【 0 0 0 8 】

ビデオ画像を表示するための他の技術は、表示装置に転送するためにグラフィックス・プロセッサにビデオ画像を転送する前にビデオ調整を実行するためにホスト・マイクロ・プロセッサを使用することを必要とする。このホスト・プロセッサ技術にもまたいくつかの欠点がある。第1に、典型的なコンピューティング環境のホスト・マイクロ・プロセッサおよび関連付けられたメモリ・サブ・システムは、大きなビデオ画像の処理に関して最適化されていない。したがって、表示可能なビデオ画像のサイズおよび数は極度に制限される。第2に、ホスト・マイクロ・プロセッサが効率よく機能するために、ビデオ画像は、そのホスト・マイクロ・プロセッサによって直接的にアドレス可能なメモリに常駐する必要がある。その結果、圧縮解除および/またはデ・インターレーシングなどの他のタイプのハードウェア加速（hardware acceleration）をそのビデオ画像上で実行することはできない。

20

【 0 0 0 9 】

すなわち、上述した図形オーバレイ手順および上述したホスト・プロセッサに対する依存などの従来技術は、ビジュアル・アーティファクト（visual artifacts）を生じさせ、あまりにも低速かつ/またはメモリ資源の使用が非効率的であり、ハードウェアで制限され、ビデオ表示の柔軟性に制約があり、かつ/または全機能のプリント・スクリーン・コマンドを使用可能にしない。したがって、特にビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進することによってこれらおよび他の欠点を補うための方式および/または方法が求められている。

30

【 0 0 1 0 】

【課題を解決するための手段】

ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進すること（facilitating interaction）は、関連付けられたグラフィックス・ハードウェアの画像処理能力（capabilities）に関する情報をグラフィックス・デバイス・ドライバとビデオ・レンダラーの間で交換されることを許容する通信プロトコルおよび/またはアプリケーション・プログラミング・インターフェース（API）によって可能とにすることができる。画像処理能力はビデオ処理能力を含み、ビデオ処理能力は、限定的なものではなく例示としてプロセス増幅器（Proc Amp）制御調整（process amplifier control adjustments）、デ・インターレーシング（de-interlacing）、アスペクト・レシオ補正、色空間変換、フレーム・レート変換、垂直または水平の鏡面効果およびアルファ・ブレンディングを含む。

40

【 0 0 1 1 】

典型的な方法の実装では、方法は、1つまたは複数のビデオ・レンダラーと少なくとも1

50

つのグラフィックス・デバイス・ドライバの間の相互作用を促進する。この方法は、1つまたは複数のビデオ・レンダラーの1つのビデオ・レンダラーによって、ビデオ処理能力に関して、少なくとも1つのグラフィックス・デバイス・ドライバに、照会する動作と、少なくとも1つのグラフィックス・デバイス・ドライバによって、少なくとも1つのグラフィックス・デバイス・ドライバがビデオ・レンダラーに提供することのできるビデオ処理能力の少なくとも一部分についてビデオ・レンダラーに通知する動作とを含む。

【0012】

第1の典型的な媒体の実装では、ビデオ・レンダラーに対するその中の電子的に実行可能な命令は、ビデオ・レンダラーから、Proc Amp能力に関する情報を要求する照会をグラフィックス・デバイス・ドライバに対して発行する動作と、グラフィックス・デバイス・ドライバから、要求したProc Amp能力に関する情報を含む応答をビデオ・レンダラーで受信する動作とを含む動作を引き起こす。

10

【0013】

第2の典型的な媒体の実装では、グラフィックス・デバイス・ドライバに対するその中の電子的に実行可能な命令は、ビデオ・レンダラーから、Proc Amp能力に関する情報を要求する照会をグラフィックス・デバイス・ドライバで受信する動作と、グラフィックス・デバイス・ドライバから、Proc Amp能力に関して要求された情報を含む応答をビデオ・レンダラーに送信する動作とを含む動作を引き起こす。

【0014】

典型的なシステムの実装では、システムは、ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進する。このシステムは、表示されるべきビデオに適用することのできるProc Amp能力に関する情報を要求する照会を準備するように構成されたビデオ・レンダリング論理と、表示されるべきビデオにどのようなProc Amp能力を適用することができるかを示す応答を準備するように構成されたグラフィックス・デバイス・ドライビング論理とを含む。

20

【0015】

他の方法、システム、機器、プロトコル、媒体、構成などの実装態様を本明細書に記載する。

【0016】

【発明の実施の形態】

30

類似の、かつ/または対応する態様、機能および構成要素を参照するために、すべての図面を通して同じ番号が使用される。

【0017】

典型的なビデオ処理パイプラインおよびProc Amp調整

Proc Amp調整を有する典型的なビデオ処理パイプライン

図1は、Proc Amp調整動作104 (Proc Amp adjustment operation)を含む第1のビデオ処理パイプライン100である。第1のビデオ処理パイプライン100は、グラフィックス・カードなどのグラフィックス・ハードウェアを使用して実装することができる。これは、(i) 3つの画像メモリ・ブロック102、106および108と、(ii) 少なくとも1つの画像処理動作104とを含む。画像メモリ・ブロック102は、YUVビデオ・イメージ・オフスクリーン・プレーン・サーフェスを含む。図示するProc Amp調整動作104を含んでいる画像処理動作104は、画像メモリ・ブロック106を提供するために画像メモリ・ブロック102に適用される。画像メモリ・ブロック106は、画像調整動作を実行するグラフィックス・ハードウェアのパラメータおよび能力に応じてYUVオフスクリーン・プレーン・サーフェスまたはYUVテクスチャを含む。

40

【0018】

1つまたは複数の追加の画像処理動作の後(図1には明示せず)、グラフィックス・ハードウェアは、RGBレンダラー・ターゲットを含む画像メモリ・ブロック108を生成する。画像メモリ・ブロック108のRGBレンダラー・ターゲットは、追加の画像処理動作なしにグラフィックス・ハードウェアによって表示装置上に表示することができる。同様に

50

、画像データを画像メモリ・ブロック108から表示装置に転送している期間に画像データを他のメモリから取り出す必要がないように、画像メモリ・ブロック108は表示装置のスクリーンの各ピクセルに対する画像データを含んでいる。

【0019】

Proc Amp調整動作104は、1つまたは複数のプロセス増幅器(Proc Amp)調整に関するものである。Proc Amp調整の概念は、ビデオが記憶され、操作され、アナログ技術を使用して表示されたときに始まった。しかし、Proc Amp調整動作104は、現在、デジタル技術を使用して実行することができる。このようなProc Amp調整動作104は、少なくとも明度、コントラスト、彩度、および色相のビデオ特性の1つまたは複数に向けられた1つまたは複数の動作を含むことができる。

10

【0020】

典型的なProc Amp関連のビデオ特性

明度、コントラスト、彩度、および色相に関連した以下の記述は、それらの値を操作するために可能な、かつ/または提案された設定に関連して、典型的な記載の実装に関するものである。他のProc Amp調整のガイドラインを別法として使用することもできる。

【0021】

明度： 明度は「黒設定」としても知られている。すなわち、明度は、ゲイン(コントラスト)と混同されるべきではない。明度は、各特定の表示シナリオで「ビューイング・ブラック」レベル(「viewing black」level)を設定するために使用される。機能的には、ピクチャ内のすべてのルミナンス・ワード(luminance words)から、同一数の量子化ステップ(ビット)を加算または減算する。明度は、オフセットといくつかのルミナンス・ワードの和が0よりも小さいかまたはフル・レンジよりも大きい場合は、クリッピング状態を作ることができ、また一般にそうなる。通常、明度はコントラスト制御と相互作用する。

20

【0022】

コントラスト： コントラストはピクチャの明るさの「ゲイン」である。コントラストは、ピクチャ内の相対的明るさを暗い値に変更するために使用される。機能的には、入力値の範囲をより小さい範囲にまたはより大きい範囲にマッピングする線形の正または負のゲインである。設定値(例えば、ゲインが変更した際に変更されない値)は、通常はコード0と等しいが、名目上のビューイング・ブラック設定値に関連付けられたコード・ワード(code word)の方がより適切である。コントラストのゲイン構造は、一般に、この設定値を通過する線形転送ランプ(linear transfer ramp)である。コントラスト機能は、一般に、ゲインが1対1以外にセットされている場合は計算された値を丸めることが必然的に含まれ、この丸めは、一般に、視覚的アーティファクトの生成「輪郭形成(contouring)」を防止するためのプログラマチック・ディザリングを含む。

30

【0023】

彩度： 彩度はコントラストの論理的同等物である。彩度は、「0クロマ」(例えば記載の実装では、YUVのコード128またはRGBのコード0)周辺の設定値を有するゲイン機能である。

【0024】

色相： 色相は、クロミナンス成分の位相関係である。色相は、典型的には有効範囲を-180から+180までとし、デフォルト値を0として、度で指定される。コンポーネント・システム(例えばYUVまたはRGB)の色相は、有効なクロミナンス/明るさの関係を維持するために3つの成分が共に変化する3部分からなる変数である。

40

【0025】

YUV色空間での典型的なProc Amp関連調整

YUV色空間の明度、コントラスト、彩度、および色相の処理に関する以下の記述は、それらの値を操作するために可能な、かつ/または提案された設定に関連して一例として記載した実装に関するものである。他の調整のガイドラインを別法として使用することもできる。一般に、YUV色空間で作業することによって、ビデオ・ストリームのProc A

50

m p 調整制御に必要とされる計算が簡略化される。

【 0 0 2 6 】

Y 処理： 黒レベルを 0 に位置付けるために Y の値から 1 6 を減算する。これは、コントラスト調整が黒のレベルを変更しないようにするため、D C オフセットを除去する。Y の値が 1 6 よりも小さい場合があるので、この処理ではこの時点で、負の Y の値がサポートされる必要がある。コントラストは、Y U V ピクセル値に定数を掛けることによって調整される。(U と V が調整される場合、コントラストが変更された場合はいつでも色シフトが生じることになる。) 明度特性値 (brightness property value) がコントラスト調整された Y 値に加算 (または Y 値から減算) される。これによってコントラスト調整による D C オフセットの発生は防止される。最後に、ブラック・レベルを 1 6 に再位置付けするために、値 1 6 が再び加算される。Y 値を処理するための典型的な方程式は以下の通りである。

$$Y' = ((Y - 16) \times C) + B + 16$$

上式で、C はコントラスト値であり、B は明度値である。

【 0 0 2 7 】

U V 処理： 範囲を 0 周辺に位置付けるために U 値と V 値の両方からまず 1 2 8 が減算される。以下のように U 値と V 値とを混合することによって色相特性だけが実装される。

$$U' = (U - 128) \times \cos(H) + (V - 128) \times \sin(H), \text{ および}$$

$$V' = (V - 128) \times \cos(H) - (U - 128) \times \sin(H)$$

上式で、H は所望の色相角度を示している。

【 0 0 2 8 】

彩度は、彩度値と共に定数を U と V に掛けることによって調整される。最後に、値 1 2 8 が U と V の両方に再度加算される。U V データでの色相と彩度の結合された処理は以下の通りである。

$$U' = ((U - 128) \times \cos(H) + (V - 128) \times \sin(H)) \times C \times S + 128, \text{ および}$$

$$V' = ((V - 128) \times \cos(H) - (U - 128) \times \sin(H)) \times C \times S + 128$$

上式で、C は上記 Y' の方程式同様コントラスト値、H は色相角度、S は彩度である。

【 0 0 2 9 】

2 つの処理動作による典型的なビデオ処理パイプライン

図 2 は、R G B レンダー・ターゲット 1 0 8 に達するために 2 つのビデオ処理動作 2 0 2 と 2 0 6 を含む第 2 のビデオ処理パイプライン 2 0 0 である。第 2 のビデオ処理パイプライン 2 0 0 は、(i) 3 つの画像メモリ・ブロック 1 0 2、2 0 4、および 1 0 8 と、(i i) 2 つの画像処理動作 2 0 2 および 2 0 6 を含む。

【 0 0 3 0 】

第 2 のビデオ処理パイプライン 2 0 0 に関しては、一般に、画像メモリ・ブロック 2 0 4 は R G B テクスチャを含んでいる。画像メモリ・ブロック 2 0 4 は、画像処理動作 2 0 2 の適用後に画像メモリ・ブロック 1 0 2 から生じる。画像メモリ・ブロック 1 0 8 は、画像処理動作 2 0 6 後に画像メモリ・ブロック 2 0 4 から生成される。

【 0 0 3 1 】

P r o c A m p 制御調整に加えて他の画像処理動作を実行することができる。例えば、以下の典型的なビデオ処理動作の 1 つまたは複数のどの動作でも、それを表示装置のスクリーン面上に表示する前にビデオ画像データに適用することができる。

- 1 . P r o c A m p 制御調整
- 2 . デ・インターレーシング
- 3 . アスペクト・レシオ補正
- 4 . 色空間変換、および
- 5 . 垂直または水平の鏡面効果処理 (mirroring) およびアルファ・ブレンディング

可能ならば、ビデオ画像の処理中に消費される全体的なメモリ帯域幅を低減するために、

10

20

30

40

50

所望のビデオ（および／または他の画像）処理動作を可能な限り少ない動作に結合する。処理動作を結合することができる程度は、一般に、グラフィックス・ハードウェアの能力によって決定される。通常、色空間変換処理とアスペクト・レシオ補正処理は、ビデオ・ストリームの大部分ではないにしてもその多くに適用される。しかし、垂直／水平の鏡面効果およびアルファ・ブレンディングはそこまでに頻繁には適用されない。

【 0 0 3 2 】

第2のビデオ処理パイプライン200に関しては、Proc Amp調整処理と色空間変換処理が画像処理動作202に組み合わせられる。アスペクト・レシオ補正処理は、画像処理動作206によって実行される。任意選択で、垂直／水平の鏡面効果処理および／またはアルファ・ブレンディングを画像処理動作206に組み合わせることができる。図示するように、第2のビデオ処理パイプライン200を実装するグラフィックス・ハードウェアは、RGBレンダー・ターゲットのような画像メモリ・ブロック108を作成するために2つの画像処理動作と3つの画像メモリ・ブロックを使用する。しかし、より効率よいグラフィックス・ハードウェアがあるかも知れない。

10

【 0 0 3 3 】

1つの処理動作による典型的なビデオ処理パイプライン

図3は、RGBレンダー・ターゲット108に達するために1つのビデオ処理動作302を含む第3のビデオ処理パイプライン300である。一般に、第3のビデオ処理パイプライン300は、1つの画像処理動作302と2つの画像メモリ・ブロック102および108を使用してグラフィックス・ハードウェアによって実装される。具体的には、画像メモリ・ブロック108は、画像処理動作302によって画像メモリ・ブロック102から生成される。画像処理動作302は、図示するように、後述するような複数のビデオ処理動作を含む。

20

【 0 0 3 4 】

画像処理動作302が、Proc Amp調整処理、色空間変換処理、およびアスペクト・レシオ補正処理を組み合わせるので、第3のビデオ処理パイプライン300は（図2の）第2のビデオ処理パイプライン200よりも短い。したがって所与のビデオ処理パイプラインのステージ数は、関連付けられたグラフィックス・ハードウェアの能力だけでなく、ビデオ画像を表示するソフトウェア（例えば、アプリケーション、オペレーティング・システム・コンポーネントなど）によって要求される画像処理動作の数およびタイプに依存する。典型的なソフトウェア、グラフィックス・ハードウェアなどは図4を参照して以下でさらに記述する。

30

【 0 0 3 5 】

典型的なビデオ関連ソフトウェアおよびグラフィックス・ハードウェア

図4は、ビデオ・レンダー410とグラフィックス・デバイス・ドライバ422の間の相互作用を促進するように構成されたコンピューティングまたは他の電子デバイスのある種の機能要素を示すブロック図400である。これらの様々な典型的な要素および／または機能は、ハードウェア、ソフトウェア、ファームウェア、これらのいくつかの組合せなどによって実装可能である。このようなハードウェア、ソフトウェア、ファームウェア、これらのいくつかの組合せなどを、本明細書では一括して、また個別に論理（logic）と称する。

40

【 0 0 3 6 】

ブロック図400の構成はビデオ・データ処理機器またはシステムの一例に過ぎない。図示および説明された要素および／または機能の1つまたは複数は、ビデオ・レンダーとグラフィックス・デバイス・ドライバの間の相互作用を促進するための機能を損なうことなく結合されたり、再構成されたり、増加させたり、あるいは省略したりすることができることを理解されたい。

【 0 0 3 7 】

機器またはシステム400は、例えば中央処理装置（CPU）によって実行される命令を含むことができる変換論理408、グラフィックス・プロセッシング・ユニットおよび／

50

またはこれらの組合せを含む。変換論理 408 は、少なくとも 1 つのソース 406 から符号化されたビデオ・データを受信するように構成されている。ソース 406 からの符号化されたビデオ・データは、何らかの方法で符号化されており（例えば M P E G - 2 など）、変換論理 408 はこの符号化されたビデオ・データを復号するように構成されている。

【0038】

一例として、ソース 406 は、磁気ディスクおよび関連するディスク・ドライブ、光ディスクおよび関連するディスク・ドライブ、磁気テープおよび関連するテープ・ドライブ、固体メモリ、送信された信号、伝送媒体、または符号化されたビデオ・データを変換論理 408 に送信または他の手段で提供するように構成された類似のソースを含むことができる。ソース 406 のさらなる例は、図 7 を参照して後述する。ある種の実装では、ソース 406 は、ネットワーク・ソースおよび遠隔ソースなどの複数のソース構成要素を含むことができる。図示するように、ソース 406 はインターネット 404 および遠隔ディスク・ベースの記憶装置 402 を含む。

【0039】

変換論理 408 によって出力された復号済みビデオ・データは少なくとも 1 つのビデオ・レンダラー 410 に提供される。限定的なものではなく例示として、ビデオ・レンダラー 410 は、M i c r o s o f t（登録商標）W i n d o w s（登録商標）オペレーティング・システム（OS）のV i d e o M i x e r a n d R e n d e r e r（VMR）を使用して実現することができる。記載の実装では、ビデオ・レンダラー 410 は、変換論理 408 がビデオ・ストリームを復号するのを補助し、ビデオ処理動作を実行させ、クローズド・キャプション（CC）またはDVDサブ・ピクチャ画像などの任意の他の補助画像をビデオ画像とブレンドすることなどを行うように構成されている。また、ビデオ・レンダラー 410 は、適宜、表示装置 436 上での最終的な表示のために、グラフィック・インターフェース論理 412 にビデオ画像データを適提出するか、または提出をさせる。

【0040】

このようにして、結果として得られるレンダリングされたビデオ・データは、グラフィック・インターフェース論理 412 に提供される。限定的なものではなく例示として、グラフィック・インターフェース論理 412 は、例えばD i r e c t D r a w（登録商標）、D i r e c t 3 D（登録商標）、および/または他の類似の論理を含むことができる。グラフィック・インターフェース論理 412 は、ビデオ・レンダラー 410 とグラフィックス・デバイス 424 の間にインターフェースを提供するように構成されている。図示するように、グラフィックス・デバイス 424 は、グラフィックス・プロセッサ・ユニット（GPU）426、ビデオ・メモリ 432、およびデジタル・アナログ・コンバータ（DAC）434を含む。限定的なものではなく例示として、グラフィックス・デバイス 424 は、コンピューティングまたは他の電子デバイス内に構成されたビデオ・グラフィックス・カードとして実現することができる。

【0041】

グラフィック・インターフェース論理 412 によって出力された画像データは、デバイス・ドライバ・インターフェース（DDI）414を使用してグラフィックス・デバイス・ドライバ 422 に提供される。図 4 では、デバイス・ドライバ・インターフェース 414 は、それに関連付けられた少なくとも 1 つのアプリケーション・プログラミング・インターフェース（API）416を有するように示されている。デバイス・ドライバ・インターフェース 414 は、ビデオ・レンダラー 410 とグラフィックス・デバイス・ドライバ 422 の間のインターフェースをサポートし、かつ/または設定するように構成されている。

【0042】

機器/システム 400 で、また記載の実装に関して図示されているように、デバイス・ドライバ・インターフェース 414 とグラフィックス・デバイス・ドライバ 422 は、関連付けられたオペレーティング・システム環境とグラフィックス・デバイス 424 に関して

10

20

30

40

50

ユーザ・モード 4 1 8 またはカーネル・モード 4 2 0 の部分としてさらに分類することができる。したがって、ビデオ・レンダラー 4 1 0 とデバイス・ドライバ・インターフェース 4 1 4 はユーザ・モード 4 1 8 の部分であり、グラフィックス・デバイス・ドライバ 4 2 2 はカーネル・モード 4 2 0 の部分である。少なくともデバイス・ドライバ・インターフェース 4 1 4 とグラフィックス・デバイス・ドライバ 4 2 2 の間で発生するこれらの通信は、ユーザ・モード 4 1 8 とカーネル・モード 4 2 0 の間を横断する。

【 0 0 4 3 】

この記載された実装では、したがってビデオ・レンダラー 4 1 0 によって出力されたビデオ画像データは、グラフィックス・プロセッサ・ユニット 4 2 6 に提供される。グラフィックス・プロセッサ・ユニット 4 2 6 は、1 つまたは複数の画像処理動作を実行するように構成可能である。これらの画像処理動作は、それぞれに P r o c A m p 調整論理 4 2 8 および / または他のビデオ処理動作論理 4 3 0 によって示されるような P r o c A m p 調整および / または他のビデオ処理動作を含む。P r o c A m p 調整動作と、デ・インターレーシングおよびフレーム・レート変換などの他の典型的なビデオ処理動作は上記に加えて下記でもさらに説明する。

10

【 0 0 4 4 】

グラフィックス・プロセッサ・ユニット 4 2 6 からの出力はビデオ・メモリ 4 3 2 に提供される。ビデオ・メモリ 4 3 2 が読み取られると、その結果得られる画像データは、表示装置 4 3 6 上に、表示装置 4 3 6 によって表示するのに適した対応するアナログ・ビデオ信号を出力するデジタル - アナログ・コンバータ 4 3 4 に転送することができる。他の構成では、表示装置 4 3 6 は、デジタル - アナログ・コンバータ 4 3 4 によるアナログ変換なしに、ビデオ・メモリ 4 3 2 からのデジタル画像データを表示することを可能にすることができる。

20

【 0 0 4 5 】

ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の典型的なプロトコル図 5 は、ビデオ・レンダラー 4 1 0 とグラフィックス・デバイス・ドライバ 4 2 2 の間の典型的なプロトコルを示す通信 / 信号送受のダイヤグラム 5 0 0 である。この典型的なプロトコルは、P r o c A m p 調整などのビデオ（または他の画像）処理動作の実行を促進する。このようなビデオ処理動作は、ユーザによって起動され、制御されたビデオ表示アプリケーション（例えば、教唆アプリケーション（instigating application））によって要求 / 指定される動作を含むことができる。

30

【 0 0 4 6 】

通信 / 信号送受の線図 5 0 0 は、ビデオ・レンダラー 4 1 0 とグラフィックス・デバイス・ドライバ 4 2 2 の間の複数の通信交換と通信伝送を含む。任意選択で、通信は、任意の適切な A P I 4 1 6 と共に（図 4 の）グラフィック・インターフェース 4 1 2 および / またはデバイス・ドライバ・インターフェース 4 1 4 によってイネーブルされ、かつ / または補助されることができる。

【 0 0 4 7 】

通信交換（communication exchange）5 0 2 は、ビデオ処理（video processing；V P）能力の設定に向けられている。具体的には、ビデオ・レンダラー 4 1 0 は、グラフィックス・デバイス・ドライバ 4 2 2 に備えられている、またグラフィックス・デバイス・ドライバ 4 2 2 によって提供されるべきビデオ処理能力に関して、伝送 5 0 2 A でグラフィックス・デバイス・ドライバ 4 2 2 に対して要求または照会する。応答 5 0 2 B で、グラフィックス・デバイス・ドライバ 4 2 2 は、割り当てられたビデオ処理能力についてビデオ・レンダラー 4 1 0 に通知する。

40

【 0 0 4 8 】

割り当てられるビデオ処理能力は、グラフィックス・デバイス・ドライバ 4 2 2 が実行することのできるビデオ処理動作を含む。これらは、P r o c A m p 制御調整動作、デ・インターレーシング動作、アスペクト・レシオ補正動作、色空間変換動作、垂直 / 水平の鏡面効果処理およびアルファ・ブレンディング、フレーム・レート変換動作などの 1 つまた

50

は複数を含むことができる。グラフィックス・デバイス・ドライバ 4 2 2 は、残されているビデオ処理動作の帯域幅についてすべてを提供したり、または一部を提供したりすることを選択することができる。残されているビデオ処理動作の帯域幅のすべてよりも少なく割り当てることによって、グラフィックス・デバイス・ドライバ 4 2 2 は後続の要求のための予備の追加ビデオ処理動作帯域幅を保持することができる。

【 0 0 4 9 】

通信交換 5 0 4 は、指定されたビデオ処理動作 (video processing operation; V P O p) に関する制御特性能力の設定に方向づけられている。ビデオ・レンダラー 4 1 0 からグラフィックス・デバイス・ドライバ 4 2 2 に送られる要求 5 0 4 A では、ビデオ・レンダラー 4 1 0 は、応答 5 0 2 B で割り当てられた特定のビデオ処理動作を指定する。要求 5 0 4 A は、特定のビデオ処理動作に関してグラフィックス・デバイス・ドライバ 4 2 2 はどのような、またはどの特性能力を実行することができるかに関する問い合わせを含むこともできる。応答 5 0 4 B で、グラフィックス・デバイス・ドライバ 4 2 2 は、指定された特定のビデオ処理動作に関して使用可能な特性能力に関してビデオ・レンダラー 4 1 0 に通知する。通信交換 5 0 4 は、例えば特定のビデオ処理動作に対する複数の制御特性能力がない場合は、省略することができる。

【 0 0 5 0 】

通信交換 5 0 6 は、他の割り当てられたビデオ処理動作のどれを、指定された特定のビデオ処理動作と同時に実行することができるかの設定に向けられている。要求 5 0 6 A で、ビデオ・レンダラー 4 1 0 は、ビデオ処理動作がある場合にはどのビデオ処理動作が特定のビデオ処理動作と同時に実行することができるかを決定するためにグラフィックス・デバイス・ドライバ 4 2 2 に対して照会を発行する。グラフィックス・デバイス・ドライバ 4 2 2 は、応答 5 0 6 B で、ビデオ・レンダラー 4 1 0 に、グラフィックス・デバイス・ドライバ 4 2 2 が特定のビデオ処理動作と同時に実行することができるビデオ処理動作を通知する。一例として、(i) 伝送 5 0 4 A および 5 0 6 A および / または (i i) 伝送 5 0 4 B および 5 0 6 B はそれぞれに単一の照会および応答伝送に組み合わせることができることに留意されたい。

【 0 0 5 1 】

通信交換 5 0 8 は、特定のビデオ処理動作の指定された制御特性に対する値の設定に向けられている。要求 5 0 8 A で、ビデオ・レンダラー 4 1 0 は、特定のビデオ処理動作に対する制御特性を問い合わせで指定する。指定される制御特性は、応答 5 0 4 B で提供された使用可能な制御特性から選択することができる。グラフィックス・デバイス・ドライバ 4 2 2 は、特定のビデオ処理動作に対する指定された制御特性に対する値をビデオ・レンダラー 4 1 0 に提供する。これらの値は、ビデオ・レンダラー 4 1 0 がグラフィックス・デバイス・ドライバ 4 2 2 に対して特定のビデオ処理動作を実行するよう命令する際にフレームワークとして使用することができる数値による設定値、範囲などであってよい。通信交換 5 0 8 は、応答 5 0 4 B で示されている各使用可能な制御特性に関して反復することができる。別法として、1つのそのような通信交換 5 0 8 は、使用可能な制御特性の(すべての制御特性を含めて)複数の制御特性に向けられることができる。

【 0 0 5 2 】

通信交換 5 1 0 は、ビデオ処理ストリーム・オブジェクト (video processing stream object) を開始することに向けられている。命令 5 1 0 A で、ビデオ・レンダラー 4 1 0 は、ビデオ処理ストリーム・オブジェクトを開くためにグラフィックス・デバイス・ドライバ 4 2 2 にコマンドを送る。このコマンドは、表示装置 4 3 6 へのビデオ画像の提示を試みるアプリケーションまたは他のソフトウェアのために送信することができる。応答 5 1 0 B で、グラフィックス・デバイス・ドライバ 4 2 2 は、要求しているビデオ・レンダラー 4 1 0 にビデオ処理ストリーム・オブジェクトに対するハンドルを戻す。

【 0 0 5 3 】

伝送 5 1 2 A で、ビデオ・レンダラー 4 1 0 はグラフィックス・デバイス・ドライバ 4 2 2 に対して特定の、または別の割り当てられたビデオ処理動作を実行するよう命令する。

10

20

30

40

50

このビデオ処理動作実行コマンドは、特定のビデオ処理動作に対する１つまたは複数の制御特性に対する値を設定かつ／または変更するために選択された数を含むことができる。応答で、グラフィックス・デバイス・ドライバ４２２は、伝送５１２Ａで要求されたようなビデオ処理動作５１２Ｂを実行する。通常、少なくとも１つのビデオ・レンダラー４１０が、ビデオを表示すべき各アプリケーションに割り振られる。そのような教唆アプリケーションが例えばビデオ処理動作を要求するときはいつでも、任意選択の再フォーマッティング、翻訳などの後で、ビデオ・レンダラー４１０はそのような要求をビデオ処理動作命令としてグラフィックス・デバイス・ドライバ４２２に転送する。

【００５４】

ビデオ処理動作実行コマンド５１２Ａおよびその結果得られるビデオ処理動作５１２Ｂは、ビデオ処理ストリーム・オブジェクトが存在する間は、希望に応じて反復することができる。ビデオが完了するか、または関連ソフトウェアが終了したとき、ビデオ処理ストリーム・オブジェクトをクローズさせる命令５１４がビデオ・レンダラー４１０からグラフィックス・デバイス・ドライバ４２２に送信される。

【００５５】

例えば図４、５、および６の方法は、複数のブロックおよび／または複数の伝送に分割された図面で示される。しかし、この方法が記載され、かつ／または示されている順番および／またはレイアウトは限定と解釈されることを意図したものではなく、ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進する１つまたは複数のシステム、方法、媒体、プロトコル、構成などを実装するために、ブロック／伝送の任意の数を結合し、かつ／または任意の順序で再構成することができる。さらに、本明細書の記述には図４の実装（ならびに図７の典型的なシステム環境）などの特定の实装、および典型的なＡＰＩへの参照が含まれるが、本方法は、任意の適切なハードウェア、ソフトウェア、ファームウェア、またはこれらの組合せで、また任意の適切な１つ以上のプログラミング言語、１つ以上の符合化機構、１つ以上のプロトコル・パラダイム、１つ以上のグラフィックス・セットアップ、などを使用して実装することができる。

【００５６】

典型的な汎用ＡＰＩ実装態様

図６は、ビデオ・レンダラー４１０とグラフィックス・デバイス・ドライバ４２２の間の相互作用を促進する典型的な方法を示す流れ図６００である。図６に反映されている説明した実装はProcAmp調整動作に向けられているが、これはこのように限定されるものではない。限定されるのではなく、この典型的な汎用ＡＰＩ実装態様の少なくともある種の態様は、１つまたは複数の他のビデオ（または一般的な画像）処理動作によって使用することができる。

【００５７】

流れ図６００では、ビデオ・レンダラー４１０は６０２～６１８の９ブロックに関連付けられ、グラフィックス・デバイス・ドライバ４２２は６２０～６３０の６ブロックに関連付けられている。６０２～６１８と６２０～６３０の各ブロックは、それぞれにビデオ・レンダラー４１０とグラフィックス・デバイス・ドライバ４２２によって、またはこれらのために実行される少なくとも１つの動作に対応する。

【００５８】

流れ図６００について、典型的な汎用ＡＰＩに照らして後述する。本明細書に記載のこれらの汎用ＡＰＩは、方法、機器論理などの２つの機能グループに分割することができる。第１のグループは、グラフィックス・デバイスのビデオ処理能力を決定するために使用することができる。第２のグループは、ビデオ処理動作ストリーム・オブジェクト（video processing operation stream objects）を作成し、使用するために使用することができる。

【００５９】

これらの典型的な汎用ＡＰＩは、デバイス・ドライバ・インターフェース４１４の一部として図示されている（図４の）ＡＰＩ ４１６に対応させることができ、グラフィック・

10

20

30

40

50

インターフェース 4 1 2 をサポートし、グラフィックス・デバイス・ドライバ 4 2 2 とのインターフェースをとる。したがって A P I 4 1 6 は、ユーザ・モード部分 4 1 8 内のデバイス・ドライバ・インターフェース 4 1 4 の一部として図示されている。しかし、このような A P I 4 1 6 は、別法としてデバイス・ドライバ・インターフェース 4 1 4 以外の他の論理に配置し、かつ／またはこれらの論理によって機能させることができる。このような他の論理は、単なる一例としてではあるが、ビデオ・レンダラー 4 1 0、グラフィック・インターフェース 4 1 2、カーネル・モード部分 4 2 0 の一部などを含む。

【 0 0 6 0 】

本節で後述する汎用 A P I は、グラフィックス・デバイス・ドライバに連動して表示されているビデオ・コンテンツに対するいくつかのビデオ処理動作（例えば P r o c A m p 調整、フレーム・レート変換など）の任意数をサポートするために、例えば、M i c r o s o f t（登録商標）D i r e c t X（登録商標）V i d e o A c c e l e r a t i o n（V A）を拡張／強化などするために使用することができる。追加の関連情報は、参照によりその全体を本明細書に組み込んだ文献（例えば、非特許文献 1 参照）に記載されている。

10

【 0 0 6 1 】

本明細書では流れ図 6 0 0 の動作をパーソナル・コンピュータ用 M i c r o s o f t（登録商標）W i n d o w s（登録商標）オペレーティング・システムの現在の展開に特に適用可能な A P I に特有の表現で記載したが、そのブロックならびに本明細書に記載の他の実装も他のオペレーティング・システムおよび／または他の電子デバイスに適用可能であることを理解されたい。

20

【 0 0 6 2 】

後述する例では、1 つ以上のビデオ処理動作の出力は、ターゲット D i r e c t D r a w（登録商標）サーフェスなどの R G B レンダー・ターゲット・フォーマットで提供される。このようなことを行うことによって、従来のハードウェア・オーバレイ技術の必要性が排除される。また、表示装置上に表示可能なスクリーン全体は、存在する任意数のビデオ画像も含めて、1 つのメモリ位置に存在しており、したがってプリント・スクリーン・コマンドによってビデオ画像を取り込むことができる。これにより、このプリント・スクリーン・キャプチャは文書に貼り付けられ、ファイルに追加され、直接的に印刷されることなどが可能である。

30

【 0 0 6 3 】

流れ図 6 0 0 では、関連付けられたグラフィックス・ハードウェアが P r o c A m p 調整ビデオ処理動作を実行することができることが既にグラフィックス・デバイス・ドライバ 4 2 2 によってビデオ・レンダラー 4 1 0 に通知済みである可能性があるか、またはビデオ・レンダラー 4 1 0 は以下のように P r o c A m p 能力の有無またはそれらの欠損を判定することができる。ブロック 6 0 2 で、ビデオ・レンダラー 4 1 0 は、表示されるべきビデオの記述を提供し、P r o c A m p 制御特性に関する図形処理能力を要求する。

【 0 0 6 4 】

ビデオ・レンダラー 4 1 0 は、ブロック 6 0 2 とブロック 6 2 0 の間の伝送の矢で示されるように、1 つまたは複数の伝送によってビデオ記述の提供および／または制御特性要求をグラフィックス・デバイス・ドライバ 4 2 2 に対して行う。ビデオについての記述は、グラフィックス・デバイス・ドライバ 4 2 2 がビデオのタイプに基づいて、使用可能なビデオ処理能力／可能なビデオ処理能力などを調整することを可能にする。例えば所定の能力のセットをビデオのいくつかの異なるタイプのそれぞれに対してセットアップすることができる。

40

【 0 0 6 5 】

ブロック 6 2 0 で、グラフィックス・デバイス・ドライバ 4 2 2 は、ビデオ・レンダラー 4 1 0 に使用可能な P r o c A m p 制御特性のリストを提供する。このリストは、明度、コントラスト、色相および彩度の 1 つまたは複数を含んでいても含んでいなくてもよい。ブロック 6 0 4 では、ビデオ・レンダラー 4 1 0 はグラフィックス・デバイス・ドライバ

50

4 2 2 から使用可能な P r o c A m p 制御特性を受信する。ブロック 6 2 0 および 6 2 2 の動作は、ブロック 6 0 2 の 1 つ以上の通信に 응답して実行することができる。別法として、ビデオ・レンダラー 4 1 0 は、ブロック 6 2 2 の動作を誘発するために別個の問い合わせを行うことができる。

【 0 0 6 6 】

ブロック 6 2 2 で、グラフィックス・デバイス・ドライバ 4 2 2 は、ビデオ・レンダラー 4 1 0 に P r o c A m p 調整動作と同時 / 並行して実行することができる可能性のあるビデオ処理動作を提供する。このようなビデオ処理動作は、Y U V - R G B、X 伸張 (S t r e t c h X)、Y 伸張 (S t r e t c h Y)、サブ長方形 (S u b R e c t s) およびアルファ・ブレンド (A l p h a B l e n d) の 1 つまたは複数を含む場合があり、または 1 つも含まない場合もある。他のこの
10
このようなビデオ処理動作は、デ・インターレーシング、フレーム・レート変換などを含むことができる。ブロック 6 0 6 で、ビデオ・レンダラー 4 1 0 は、可能な同時ビデオ処理動作をグラフィックス・デバイス・ドライバ 4 2 2 から受信する。

【 0 0 6 7 】

ブロック 6 0 2、6 0 4、6 0 6、6 2 0 および 6 2 2 の動作の少なくとも一部を実装する典型的な汎用 A P I は、以下のように提供される。

【 0 0 6 8 】

P r o c A m p C o n t r o l Q u e r y C a p s

この A P I は、ビデオ・レンダラー 4 1 0 が、P r o c A m p 制御デバイスの入力要件と、P r o c A m p 調整動作が実行されているのと同時にサポートすることのできる任意の
20
追加ビデオ処理動作とに関する情報を決定するためにグラフィックス・デバイス・ドライバ 4 2 2 に照会することを可能にする。

HRESULT

ProcAmpControlQueryCaps(

```
[in]DXVA_VideoDesc* lpVideoDescription,
[out]DXVA_ProcAmpControlCaps* lpProcAmpCaps
);
```

30

【 0 0 6 9 】

グラフィックス・デバイス・ドライバ 4 2 2 は、l p P r o c A m p C a p s に対して出力された D X V A _ P r o c A m p C o n t r o l C a p s 構造で当該モードに対するその能力を報告する。

```
typedef struct DXVA_ProcAmpControlCaps {
    DWORD Size;
    DWORD InputPool;
    D3DFORMAT OutputFrameFormat;
    DWORD ProcAmpControlProps;
    DWORD VideoProcessingCaps;
} DXVA_ProcAmpControlCaps;
```

40

S i z e フィールドはデータ構造のサイズを示しており、異なるバージョンが異なるデータ構造サイズを有している場合は特にバージョン・インジケータとして使用することができる。

【 0 0 7 0 】

I n p u t P o o l フィールドは、ビデオ・ソース・サーフェスがそこから割り付けられ
50

るべきメモリ・プールを示す。例えば、メモリ・プールはグラフィックス・カード上のローカル・ビデオ・メモリ、特別タグ付きシステム・メモリ（例えば加速グラフィックス・ポート（AGP）メモリ）、一般的なシステム・メモリなどに配置することができる。DX3DおよびDirectDrawドキュメンテーションも有効メモリ・プール位置についての記述を提供する。

【0071】

OutputFrameFormatフィールドは、出力されたフレームのDirect3Dサーフェス・フォーマットを示す。ProcAmpデバイスは入力されたサーフェス・フォーマットと一致するサーフェス・フォーマットでフレームを出力することができる。このフィールドは、ビデオ・レンダラー410がProcAmp制御ハードウェアに対して出力フレーム・サーフェスの正確なフォーマットを供給できることを保証する。DXVA_VideoProcess_YUV2RGBフラグ（下記参照のこと）がVideoProcessingCapsフィールドに戻された場合、ビデオ・レンダラー410は、有効な出力フォーマットがRGB32などのRGBフォーマットに加えてこのフィールドによって指定されることができることに留意されたい。RGB32は、赤、緑、青チャネルのそれぞれに対する8ビットの精度と、8ビットの未使用エリアとを有するRGBフォーマットである。

【0072】

ProcAmpControlPropフィールドは、ハードウェアが実行することのできるProcAmp動作を特定する。グラフィックス・デバイス・ドライバ422は、サポートするProcAmp動作の組合せの以下の論理を戻す。

- ・DXVA_ProcAmp_None。ハードウェアはどのようなProcAmp制御動作をもサポートしない。

- ・DXVA_ProcAmp_Brightness。ProcAmp制御ハードウェアは、ビデオ画像に対して明度調整を実行することができる。

- ・DXVA_ProcAmp_Contrast。ProcAmp制御ハードウェアは、ビデオ画像に対してコントラスト調整を実行することができる。

- ・DXVA_ProcAmp_Hue。ProcAmp制御ハードウェアは、ビデオ画像に対して色相調整を実行することができる。

- ・DXVA_ProcAmp_Saturation。ProcAmp制御ハードウェアは、ビデオ画像に対して彩度調整を実行することができる。

【0073】

VideoProcessingCapsフィールドは、要求されたProcAmp調整と並行して実行することのできる他の動作を特定する。以下のフラグは可能な動作を特定する。

- ・DXVA_VideoProcess_YUV2RGB。ProcAmp制御ハードウェアは、ビデオをYUV色空間からRGB色空間に変換することができる。使用されるRGBフォーマットは、各色成分に対して8ビットまたはそれ以上の精度を有することができる。これが可能ならば、ビデオ・レンダラー410内のバッファ・コピーを防止することができる。RGB色空間からYUV色空間への変換に対しては、このフラグは必要条件ではないということに留意されたい。

- ・DXVA_VideoProcess_StretchX。ProcAmp制御ハードウェアが水平に伸張または縮小することができる場合、ビデオがProcAmp調整を受けながら、同時に、アスペクト・レシオ補正を実行することができる。

- ・DXVA_VideoProcess_StretchY。アスペクト・レシオ調整は、アプリケーションで定義済みの合成空間内でビデオ画像をスケール変更するために一般的なピクチャ・サイズ変更動作と組み合わされる場合がある。これはどちらかというところではない場合である。ビデオをアプリケーション・ウィンドウに適合させるようサイズ変更するスケール変更を実行することは、ProcAmp調整のためのスケール変更と同時に実行することができる。これらのスケール変更を一緒に実行することによって累積的

10

20

30

40

50

なアーティファクトが防止される。

・DXVA__VideoProcess__SubRects。このフラグは、ハードウェアが、全体画像に加えて、画像の長方形の(サブ)領域で動作することができることを特定する。DXVA__ProcAmpControlBlitデータ構造のソース長方形によって、この長方形の領域を特定することができる。

・DXVA__VideoProcess__AlphaBlend。アルファ・ブレンディングは、透明度および/または不透明度のレベルの設定などによって他の図形情報がどのように表示されるかを制御することができる。したがって、アルファ値は、色の透明度、すなわちその色が背景色とブレンドされる程度を示すことができる。このようなアルファ値は、完全な透明色から完全な不透明色までの範囲で変化させることができる。

10

【0074】

動作の際、アルファ・ブレンディングは、ソースと背景色データのピクセルごとのブレンディングを使用して達成することができる。アルファ・ブレンディング動作を実行するために、所与のソース色の3つの色成分(赤、緑、青)のそれぞれを背景色の対応する成分とブレンドすることができる。典型的な実装では、色は一般に、アルファ、赤、緑、および青のそれぞれに対して8ビットずつの32ビット値で表示することができる。

【0075】

ここでもまた、この機能を使用することによってビデオ・レンダラー410によるバッファ・コピーが防止される。しかし、アプリケーションはビデオ・ストリームに関連付けられた一定のアルファ値をめったに変更しないので、これもめったに使用されない機能である。

20

【0076】

流れ図600のブロック608で、ビデオ・レンダラー410は、ブロック604で受信した中からProcAmp制御特性を選択する。ブロック610で、ビデオ・レンダラー410は、選択したProcAmp制御特性に対する1つまたは複数の値をグラフィックス・デバイス・ドライバ422に要求する。ブロック624で、グラフィックス・デバイス・ドライバ422は、要求されたProcAmp制御特性に対する値をビデオ・レンダラー410に送る。このような値は、デフォルト値、増分値、最小値、最大値などの1つまたは複数の関係付けることができる。

【0077】

ブロック612で、ビデオ・レンダラー410は、グラフィックス・デバイス・ドライバ422から受信し、これにより、選択したProcAmp制御特性に関する1つまたは複数の値について、通知を受ける。ブロック612からブロック608に対する矢で示されるように、ブロック608、610、612および624の動作は、その1つまたは複数に対して反復して、使用可能なProcAmp制御特性のすべてを含めることができる。別法として、ビデオ・レンダラー410は、グラフィックス・デバイス・ドライバ422に対して、複数の伝送を有する単一の通信交換によって使用可能なProcAmp制御特性のすべてを含めた複数の照会することができる。

30

【0078】

ブロック608、610、612、および624の動作の少なくとも一部を実装する典型的な汎用APIは以下のように提供される。

ProcAmpControlQueryRange

各ProcAmp特性(明度、コントラスト、彩度、色相、など)に関しては、ビデオ・レンダラー410は、最小、最大、ステップサイズ(増分)、デフォルト値などを決定するためにグラフィックス・デバイス・ドライバ422に照会する。ハードウェアが特定のProcAmp制御特性をサポートしない場合、グラフィックス・デバイス・ドライバ422は、ProcAmpControlQueryRange機能に回答して「E__NOTIMPL」を戻すことができる。

40

【0079】

グラフィックス・デバイス・ドライバ422は、異なるProcAmp制御特性に対して

50

希望する任意の値を戻すことができるが、以下の設定値を一例として提供する（一覧の数字はすべて浮動小数点である）。

特性	最小	最大	デフォルト値	増分
明度	-100.0F	100.0F	0.0F	0.1F
コントラスト	0.0F	10.0F	1.0F	0.01F
彩度	0.0F	10.0F	1.0F	0.01F
色相	-180.0F	180.0F	0.0F	0.1F

【0080】

デフォルト値がビデオ・ストリームのヌル変換をもたらす場合、教唆するアプリケーション（instigating application）がProcAmp制御特性を1つも変更しないならば、ビデオ・レンダラー410はそのビデオ・パイプラインでProcAmp調整の段階をバイパスすることができる。

10

HRESULT

```
ProcAmpControlQueryRange(
    [in]DWORD VideoProperty,
    [in]DXVA_VideoDesc* lpVideoDescription,
    [out]DXVA_VideoPropertyRange* lpPropRange
);
```

20

【0081】

VideoPropertyは、グラフィックス・デバイス・ドライバ422が情報を戻すことを既に要求している（1つまたは複数の）ProcAmp制御特性を特定する。記載の実装では、このフィールドに対する可能なパラメータ値は以下の通りである。

- ・DXVA__ProcAmp__Brightness;
- ・DXVA__ProcAmp__Contrast;
- ・DXVA__ProcAmp__Hue;
- ・DXVA__ProcAmp__Saturation.

【0082】

lpVideoDescriptionは、ProcAmp調整が適用されようとしているビデオについての記述をグラフィックス・デバイス・ドライバ422に提供する。グラフィックス・デバイス・ドライバ422は、そのProcAmp機能サポートを特定のビデオ・ストリーム記述タイプに合わせて調整することができる。

30

【0083】

lpPropRangeは、VideoPropertyパラメータ/フィールドによって指定されたProcAmp制御特性に関する範囲（最小および最大）、ステップサイズ、およびデフォルト値を特定する。

```
typedef struct DXVA_VideoPropertyRange {
    FLOAT MinValue;
    FLOAT MaxValue;
    FLOAT DefaultValue;
    FLOAT StepSize;
} DXVA_VideoPropertyRange, *LPDXVA_VideoPropertyRange;
```

40

【0084】

流れ図600のブロック614で、ビデオ・レンダラー410は、オープンProcAmpストリーム・オブジェクト・コマンドをグラフィックス・デバイス・ドライバ422に

50

送る。これに応答して、グラフィックス・デバイス・ドライバ 4 2 2 は、ブロック 6 2 6 で `ProcAmpStream` オブジェクトを開く。ブロック 6 1 6 で、ビデオ・レンダラー 4 1 0 は、`ProcAmp` 調整動作を実行するようグラフィックス・デバイス・ドライバ 4 2 2 に命令する。これに応答して、グラフィックス・デバイス・ドライバ 4 2 2 は、要求された `ProcAmp` 調整動作をブロック 6 2 8 で実行する。

【0085】

ブロック 6 1 6 で曲線の矢が示すように、ビデオ・レンダラー 4 1 0 は、所望の限りグラフィックス・デバイス・ドライバ 4 2 2 に対して実行 `ProcAmp` 調整動作命令を送り続けることができる（例えばビデオ・ストリームを表示する教唆アプリケーションによって要求されるときはいつでも）。ブロック 6 1 8 で、ビデオ・レンダラー 4 1 0 は、`ProcAmpStream` オブジェクトを閉じるようグラフィックス・デバイス・ドライバ 4 2 2 に命令する。グラフィックス・デバイス・ドライバ 4 2 2 は次いで、ブロック 6 3 0 で `ProcAmpStream` オブジェクトを閉じる。

10

【0086】

ブロック 6 1 4、6 1 6、6 1 8、6 2 6、6 2 8 および 6 3 0 の少なくとも一部を実装する典型的な汎用 API は以下のように提供される。

【0087】

`ProcAmpStream` オブジェクト

ビデオ・レンダラー 4 1 0 が `ProcAmp` 制御ハードウェアの能力を決定した後で、`ProcAmpStream` オブジェクトを作成することができる。`ProcAmpStream` オブジェクトを作成することによって、グラフィックス・デバイス・ドライバ 4 2 2 は、要求された 1 つ以上の `ProcAmp` 調整動作を実行するために必要なハードウェア資源を確保することができる。

20

【0088】

`ProcAmpOpenStream`

`ProcAmpOpenStream` メソッドは `ProcAmpStream` オブジェクトを作成する。

HRESULT

`ProcAmpOpenStream(`

`[in] LPDXVA_VideoDesc lpVideoDescription,`

`[out] HDXVA_ProcAmpStream* lphCcStrm`

`);`

30

【0089】

`HDXVA_ProcAmpStream` 出力パラメータは `ProcAmpStream` オブジェクトに対するハンドルであり、そこに向けられた将来のコール (call) でこのストリームを識別するために使用される。

【0090】

`ProcAmpBlt`

`ProcAmpBlt` メソッドは、ビット・ブロック転送動作中に宛先サーフェスにその出力を書き込むことによって `ProcAmp` 調整動作を実行する。

40

HRESULT**ProcAmpBlt(**

```

    [in]HDXVA_ProcAmpStream hCcStrm
    [in]LPDDDSURFACE lpDDSDstSurface,
    [in]LPDDDSURFACE lpDDSSrcSurface,
    [in]DXVA_ProcAmpBlt* ccBlt
);

```

10

【0091】

ソース長方形と宛先長方形とは、サブ長方形 `ProcAmp` 調整または伸張のために使用される。伸張に対するサポートは、任意選択である（および、`Caps` フラグによって報告される）。同様に、サブ長方形に対するサポートも強制的ではない。

【0092】

宛先サーフェスは、オフスクリーン・プレーン・サーフェス、D3Dレンダー・ターゲット、D3Dテクスチャ、レンダー・ターゲットでもあるD3Dテクスチャなどであってよい。宛先サーフェスは、例えばローカル・ビデオ・メモリに割り付けることができる。YUV-RGB色空間変換が `ProcAmp` 調整動作と共に実行されていない限り、宛先サーフェスのピクセル・フォーマットは `DXVA_ProcAmpCaps` 構造で示されるものである。これらの場合、宛先サーフェス・フォーマットは、各色成分に対して8ビット以上の精度のRGBフォーマットである。

20

【0093】

`ProcAmpCloseStream`

`ProcAmpCloseStream` メソッドは `ProcAmpStream` オブジェクトを閉じ、識別されたストリームに関連付けられたハードウェア資源を解放するように、グラフィックス・デバイス・ドライバ422に命令する。

HRESULT**ProcAmpCloseStream(**

```

    HDXVA_ProcAmpStream hCcStrm
);

```

30

【0094】

典型的な専用APIの実装

本節で後述する特定の状態および典型的APIは、パーソナル・コンピュータ用の既存のMicrosoft（登録商標）Windows（登録商標）オペレーティング・システムのサブセットに特に適用可能である。しかし、後述する、擬似コードのある種の態様と同様に、この原理は、他のオペレーティング・システムおよび/または他の環境で（そのままで、またはルーチンを修正して）使用できることを理解されたい。

40

【0095】

`ProcAmp` インターフェースに対するDDIマッピング

既存のMicrosoft（登録商標）Windows（登録商標）オペレーティング・システムのサブセットに対するDDIインフラストラクチャとの互換性のために、前節で記載のAPIは `DirectDraw` および `DirectXVA` 用の既存のDDIに「マッピング」することができる。本節では、既存の `DirectDraw` および `DXVA` DDIにマッピングする `ProcAmp` インターフェースについて説明する。

【0096】

`DXVA` DDIは、それ自体が「`DXVA` コンテナ」と「`DXVA` デバイス」の

50

2つの機能グループに分割される。DX - VA コンテナDDIグループの目的は、表示ハードウェアに含まれる様々なDDI - VAデバイスの数および能力を決定することである。したがって、DX - VAドライバは単一のコンテナしか有することはできないが、複数のDX - VAデバイスをサポートすることができる。

【0097】

ProcAmpQueryCaps call onをDX - VAコンテナ・グループのDDIエントリポイントのどれにマッピングすることも実現可能でない。その理由は、他のDX - VAとは異なり、このコンテナ・メソッドが型付きパラメータを使用するからである。しかし、DX - VAデバイスDDIグループは型付きパラメータを使用しないので、このデバイス・グループ内のメソッドにProcAmp制御インターフェースをマッピングすることは実現可能である。本節では、ProcAmpインターフェースをどのようにしてDX - VAデバイスDDIにマッピングすることができるかの具体例を記載する。

10

【0098】

デ・インターレース・コンテナ・デバイス

DX - VAデバイス・メソッドは型付きパラメータを使用しないので、多くの異なる目的に再利用することができる。しかし、DX - VAデバイス・メソッドはDX - VAデバイスとの関連でしか使用することができないので、第1のタスクは特別の「コンテナ・デバイス」を定義し、作成することである。

【0099】

20

参照により本明細書に組み込んだ米国特許出願第10/273,505号明細書「Methods And Apparatuses For Facilitating Processing Of Interlaced Video Images For Progressive Video Displays」には、デ・インターレース・コンテナ・デバイスについての記述が含まれている。本明細書では、この米国特許出願第10/273,505号明細書に記載されているデ・インターレース・コンテナ・デバイスをProcAmpQueryCaps機能のために再利用する。

【0100】

DX - VAデ・インターレース・コンテナ・デバイスはソフトウェア構成のみなので、物理的デバイスに含まれるどのような機能的ハードウェアをも示さない。下記のProcAmp制御サンプル(デバイス)ドライバ擬似コードは、ドライバがどのようにしてコンテナ・デバイスを実装することができるかを示している。

30

【0101】

ユーザ・モードの構成要素からDDIを呼び出す

(ビデオ)レンダラーなどのユーザ・モードの構成要素からのDDIを使用するための8タスクの典型的なシーケンスを以下に示す。

【0102】

1. ドライバがサポートするDX - VAデバイスのリストを入手するためにGetMocompGuidsを呼び出す。

【0103】

2. 「デ・インターレース・コンテナ・デバイス」GUIDがある場合、このDX - VAデバイスのインスタンスを作成するためにCreateMocompを呼び出す。このコンテナ・デバイスGUIDは以下のように定義される。

40

DEFINE_GUID(DXVA_DeinterlaceContainerDevice,

0x0e85cb93, 0x3046, 0x4ff0, 0xae, 0xcc, 0xd5, 0x8c, 0xb5, 0xf0, 0x35, 0xfc);

【0104】

3. ProcAmpControlQueryModeCaps動作を特定するdwFunctionパラメータを有するRenderMocompを呼び出す。ここでもまた、ドライバに入力パラメータを渡すためにlpInputDataパラメータが使用され、当該ドライバはlpOutputDataパラメータによってその出力を戻す。

50

【 0 1 0 5 】

4 . ハードウェアがサポートする `ProcAmp` 調整特性ごとに、レンダラーは `ProcAmpControlQueryRange` 動作を特定する `dwFunction` パラメータを有する `RenderMoComp` を呼び出す。入力パラメータをドライバに渡すために `lpInputData` パラメータが使用され、当該ドライバは `lpOutputData` パラメータによってその出力を戻す。

【 0 1 0 6 】

5 . レンダラーは、ハードウェアの `ProcAmp` 調整能力の決定後、`ProcAmp` 制御デバイスのインスタンスを作成するために `CreateMoComp` を呼び出す。`ProcAmp` 制御デバイス `GUID` は以下のように定義される。

10

```
DEFINE_GUID(DXVA_ProcAmpControlDevice,
0x9f200913, 0x2ffd, 0x4056, 0x9f, 0x1e, 0x1e, 0xb5, 0x08, 0xf2, 0x2d, 0xcf);
```

【 0 1 0 7 】

6 . レンダラーは次いで、`ProcAmp` 調整動作ごとに `DXVA_ProcAmpControlBltFnCode` の機能パラメータを有する、`ProcAmp` 制御デバイスの、`RenderMoComp` を呼び出す。

【 0 1 0 8 】

7 . レンダラーは、`ProcAmp` 動作を実行する必要がなくなると、`DestroyMoComp` を呼び出す。

20

【 0 1 0 9 】

8 . ドライバは `ProcAmp` 制御デバイスが使用したどの資源も解放する。

【 0 1 1 0 】

`ProcAmpControlQueryCaps`

このメソッドは、デ・インターレース・コンテナ・デバイスの `call to the RenderMoComp` メソッドに直接的にマッピングする。`DD_RENDERMOCOMPDATA` 構造は以下のように完成される。

- ・ `dwNumBuffers` は 0 である。
- ・ `lpBufferInfo` は `NULL` である。
- ・ `dwFunction` は、`DXVA_ProcAmpControlQueryCapsFnCode` と定義される。
- ・ `lpInputData` は `DXVA_VideoDesc` 構造を指す。
- ・ `lpOutputData` は `DXVA_ProcAmpCaps` 構造を指す。

30

【 0 1 1 1 】

最初に `BeginMoCompFrame` または `EndMoCompFrame` を呼び出さずに、`DXVA` コンテナ・デバイスの `RenderMoComp` メソッドを、呼び出すことができることに留意されたい。

【 0 1 1 2 】

`ProcAmpControlQueryRange`

このメソッドは、デ・インターレース・コンテナ・デバイスの `call to the RenderMoComp` メソッドに直接的にマッピングする。`DD_RENDERMOCOMPDATA` 構造は以下のように完成される。

40

- ・ `dwNumBuffers` は 0 である。
- ・ `lpBufferInfo` は `NULL` である。
- ・ `dwFunction` は、`DXVA_ProcAmpControlQueryRangeFnCode` と定義される。
- ・ `lpInputData` は、`DXVA_ProcAmpControlQueryRange` 構造を指す。

```

typedef struct _DXVA_ProcAmpQueryRange {
    DWORD          Size;
    DWORD          VideoProperty;
    DXVA_VideoDesc VideoDesc;
} DXVA_ProcAmpControlQueryRange,
*LpDXVA_ProcAmpControlQueryRange;

```

・ `lpOutputData` は `DXVA__VideoPropertyRange` 構造を指すことになる。 10

【0113】

最初に `BeginMoCompFrame` または `EndMoCompFrame` を呼び出さずに、`DXVA` コンテナ・デバイスの `RenderMoComp` メソッドを、呼び出すことができることに留意されたい。

【0114】

`ProcAmpControlOpenStream`
`GUID` が `ProcAmp` デバイス `GUID` であり、`pUncompData` がデータを含まない構造（オール 0）を指し、`pData` が `DXVA__VideoDesc` 構造を指す場合、このメソッドは、`DD__MOTIONCOMPCALLBACKS` 構造の `CreateMoComp` メソッドに直接マッピングする。 20

【0115】

ドライバが圧縮されたビデオのアクセレートされた復号をサポートする場合、レンダラーは、2つの `DXVA` デバイス、`DirectXVA` ビデオの復号仕様で定義されているように実際のビデオ復号作業を実行するために一方を、`ProcAmp` 調整専用を使用されるために他方を、を生成するためにそのドライバを呼び出すことができる。

【0116】

例：`CreateMoComp` の `ProcAmpControlOpenStream` へのマッピング

下記の典型的な擬似コードは、ドライバがどのようにして `CreateMoComp` `DDI` `call` を `calls to ProcAmpControlOpenStream` にマッピングすることができるかを示している。この擬似コードは、`CreateMoComp` 機能が `ProcAmp` に対してどのように使用されるかを示している。ドライバが、`MPEG-2` ビデオ・ストリームの復号などの他の `DXVA` 機能をサポートする場合、追加 `DXVA` `GUID` の処理を含めるために下記のサンプル・コードを拡張することができる。 30

【0117】

DWORD APIENTRY

CreateMoComp(

LPDDHAL_CREATEMOCOMPDATA lpData

)

{

// Make sure its a guid we like.

if (!ValidDXVAGuid(lpData->lpGuid)) {

10

DbgLog(LOG_ERROR, 1,

TEXT("No formats supported for this GUID"));

lpData->ddRVal = E_INVALIDARG;

return DDHAL_DRIVER_HANDLED;

}

20

// Look for the deinterlace container device GUID

if(*lpData->lpGuid == DXVA_DeinterlaceContainerDevice) {

DXVA_DeinterlaceContainerDeviceClass* lpDev =

new DXVA_DeinterlaceContainerDeviceClass(

*lpData->lpGuid,

30

DXVA_DeviceContainer);

if(lpDev) {

lpData->ddRVal = DD_OK;

}

else {

lpData->ddRVal = E_OUTOFMEMORY;

40

}


```
lpData->lpMoComp->lpDriverReserved 1 =  
    (LPVOID) (DXVA_DeviceBaseClass*) lpDev;  
return DDHAL_DRIVER_HANDLED;  
}  
  
// Look for the ProcAmp Control device GUID 10  
if(*lpData->lpGuid == DXVA_ProcAmpControlDevice) {  
  
    DXVA_ProcAmpControlDeviceClass* lpDev =  
        new DXVA_ProcAmpControlDeviceClass(  
            *lpData->lpGuid,  
            DXVA_DeviceProcAmpControl);  
20  
  
    if(lpDev) {  
        LPDXVA_VideoDesc lpVideoDescription =  
            (LPDXVA_VideoDesc) lpData->lpData;  
        lpData->ddRVal =  
            lpDev->ProcAmpControlOpenStream(  
                lpVideoDescription);  
30  
  
        if (lpData->ddRVal != DD_OK) {  
            delete lpDev;  
            lpDev = NULL;  
        }  
    }  
    else {  
        lpData->ddRVal = E_OUTOFMEMORY;  
40  
    }  
}
```

```
    lpData->lpMoComp->lpDriverReserved 1 =  
        (LPVOID) (DXVA_DeviceBaseClass*) lpDev;  
    return DDHAL_DRIVER_HANDLED;  
}  
lpData->ddRVal = DDERR_CURRENTLYNOTAVAIL;  
return DDHAL_DRIVER_HANDLED;  
}
```

10

【 0 1 1 8 】

＊ ＊ 例：GetMoCompGuidsの実装＊ ＊

CreateMoComp DDI機能の他に、ドライバはDD_MOTIONCOMP
CALLBACKS構造のGetMoCompGuidsメソッドを実装することもでき
る。下記の典型的な擬似コードは、この機能をドライバで実装する1つの方法を示してい
る。

```

// This is a list of DV-VA device GUIDs supported by
// the driver - this list includes decoder, ProcAmp and
// the de-interlacing container device. There is no significance to
// the order of the GUIDs on the list.
DWORD g_dwDXVNumSupportedGUIDs = 2;
const (GUID* g_DXVSupportedGUIDs[2] = {
    &DXVA_DeinterlaceContainerDevice,
    &DXVA_ProcAmpControlDevice
};

DWORD WINAPI
GetMoCompGuids(
    PDD_GETMOCOMPGUIDSDATA lpData
)
{
    DWORD dwNumToCopy;

    // Check to see if this is a GUID request or a count request
    if (lpData->lpGuids) {
        dwNumToCopy =
min(g_dwDXVNumSupportedGUIDs,
        lpData->dwNumGuids);
        for (DWORD i = 0; i < dwNumToCopy; i++) {
            lpData->lpGuids[i] =
*g_DXVSupportedGUIDs[i];
        }
    }
    else {
        dwNumToCopy = g_dwDXVNumSupportedGUIDs;
    }
}

```

```

    }

    lpData->dwNumGuids = dwNumToCopy;
    lpData->ddRVal = DD_OK;
    return DDHAL_DRIVER_HANDLED;
}

```

【0119】

10

ProcAmpControlBlit

このメソッドは、DD_MOTIONCOMPCALLBACKS構造のRenderMoCompメソッドに直接マッピングする。ここで、

- ・dwNumBuffersは2である。
- ・lpBufferInfoは2つのサーフェスの1つのアレイを指す。このアレイの第1の要素は宛先サーフェスであり、このアレイの第2の要素はソース・サーフェスである。
- ・dwFunctionは、DXVA_ProcAmpControlBlitFnCodeと定義される。
- ・lpInputDataは下記の構造を指す。

20

```
typedef struct_DXVA_ProcAmpControlBlit {
```

```

    DWORD      Size;
    RECT        DstRect;
    RECT        SrcRect;
    FLOAT        Alpha;
    FLOAT        Brightness;
    FLOAT        Contrast;
    FLOAT        Hue;
    FLOAT        Saturation;

```

30

```
} DXVA_ProcAmpControlBlit;
```

- ・lpOutputDataはNULLである。

【0120】

ProcAmpに使用されるDXVAデバイスに関して、BeginMoCompFrameまたはEndMoCompFrameを呼び出さずに、RenderMoCompを呼び出すことができることに留意されたい。

40

【0121】

例：RenderMoCompのProcAmpControlBlitへのマッピング

下記の典型的な擬似コードは、ドライバがどのようにしてRenderMoComp DDICallをcalls to ProcAmpBlitにマッピングすることができるかを示している。サンプル・コードは、ProcAmp調整のためにRenderMoComp機能をどのように使用することができるかを示している。ドライバが、MPEG-2ビデオ・ストリームの復号などの他のDXVA機能をサポートしている場合、下記のサンプル・コードを拡張して、追加DXVA GUIDの処理を含めることができる。

50

【 0 1 2 2 】

DWORD APIENTRY

RenderMoComp(

LPDDHAL_RENDERMOCOMPDATA lpData

)

{

if (lpData->dwFunction == DXVA_ProcAmpControlBlitFnCode)

10

{

DXVA_ProcAmpControlDeviceClass* pDXVADev =

(DXVA_ProcAmpControlDeviceClass*)pDXVABase;

DXVA_ProcAmpControlBlit* lpBlit =

(DXVA_ProcAmpControlBlit*)lpData->lpInputData;

20

LPDDMCBUFFERINFO lpBuffInfo = lpData->lpBufferInfo;

lpData->ddRVal = pDXVADev->ProcAmpControlBlit(

lpBuffInfo[0].lpCompSurface,

lpBuffInfo[1].lpCompSurface,

lpBlit);

return DDHAL_DRIVER_HANDLED;

30

}

lpData->ddRVal = E_INVALIDARG;

return DDHAL_DRIVER_HANDLED;

}

【 0 1 2 3 】

ProcAmpControlCloseStream

このメソッドは、DD_MOTIONCOMPCALLBACKS構造のDestroyMoCompメソッドに直接マッピングする。

40

【 0 1 2 4 】

＊＊例：DestroyMoCompのProcAmpControlCloseStreamへのマッピング＊＊

下記の典型的な擬似コードは、ドライバがどのようにしてDestroyMoComp DDInterfaceをcalls to ProcAmpControlCloseStreamにマッピングすることができるかを示している。サンプル・コードは、ProcAmp調整のためにDestroyMoComp機能をどのように使用することができるかを示している。ドライバが、MPEG-2ビデオ・ストリームの復号などの他のDXVA機能をサポートしている場合、下記のサンプル・コードを拡張して、追加DXVAGUIDの処理を含めることができる。

50

【 0 1 2 5 】

DWORD APIENTRY

DestroyMoComp(

LPDDHAL_DESTROYMOCOMPDATA lpData

)

{

DXVA_DeviceBaseClass* pDXVABase =

10

(DXVA_DeviceBaseClass*)

lpData->lpMoComp->lpDriverReserved 1;

if(pDXVABase == NULL) {

lpData->ddRVal = E_POINTER;

return DDHAL_DRIVER_HANDLED;

}

20

switch (pDXVABase->m_DeviceType) {

case DXVA_DeviceContainer:

lpData->ddRVal = S_OK;

delete pDXVABase;

break;

30

case DXVA_DeviceProcAmpControl:

{

DXVA_ProcAmpControlDeviceClass* pDXVADev =

(DXVA_ProcAmpControlDeviceClass*)pDXVABase;

lpData->ddRVal = pDXVADev->ProcAmpControlCloseStream();

delete pDXVADev;

}

40

break;

}

return DDHAL_DRIVER_HANDLED;

}

【 0 1 2 6 】

コンピュータまたは他の電子デバイスの典型的な動作環境

図 7 は、本明細書に記載のようにビデオ・レンダラーとグラフィックス・デバイス・ドラ

50

イバの間の相互作用を促進するための少なくとも1つのシステム、デバイス、構成要素、構成、プロトコル、方法、メソッド、プロセス、これらのいくつかの組合せなどで（全体的にまたは部分的に）実装することができる典型的なコンピューティング（または一般的な電子デバイス）の動作環境700を示している。コンピューティング環境700は、後述するコンピュータおよびネットワーク・アーキテクチャでまたはスタンドアロン状況で使うことができる。

【0127】

典型的な電子デバイスの動作環境700は、環境の一例に過ぎず、適用可能な電子（コンピュータ、ゲーム・コンソール、テレビジョンなどを含めて）アーキテクチャの用途または機能の範囲に関してどのような限定をも意図しない。また、電子デバイス環境700は図7に示すどの構成要素またはこれら構成要素のどのような組合せに関するいかなる依存または要件を有するものと理解されるべきではない。

10

【0128】

さらに、ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進することは、多数の他の汎用または専用電子デバイス（コンピューティング・システムを含めて）環境または構成によって実装することができる。使用に適したものとなることのできる周知の電子（デバイス）システム、環境および/または構成の実装例は、限定的ではないが、パーソナル・コンピュータ、サーバ・コンピュータ、シン・クライアント、シック（thick）・クライアント、パーソナル・デジタル・アシスタント（PDA）、または携帯電話、ハンドヘルドまたはラップトップ・デバイス、マルチ・プロセッサ・システム、マイクロ・プロセッサ・ベースのシステム、セットトップボックス、プログラム可能な家庭用電化製品、ビデオ・ゲームマシン、ゲーム・コンソール、携帯用またはハンドヘルドのゲーム装置、ネットワークPC、ミニ・コンピュータ、メインフレーム・コンピュータ、上記システムまたはデバイスのどれかを含む分散型コンピューティング環境、これらのいくつかの組合せなどを含む。

20

【0129】

ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進するための実装は、電子的に実行可能な命令の一般的状況において説明することができる。一般に、電子的に実行可能な命令には、特定のタスクを実行するかまたは特定の抽象データ型を実装するルーチン、プログラム、オブジェクト、構成要素、データ構造などが含まれる。本明細書のある種の実装に記載されているようにビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進することは、通信リンクおよび/またはネットワークによって接続されている遠隔にリンクされた処理装置によってタスクが実行される分散型コンピューティング環境で実行することもできる。特に分散型コンピューティング環境では、電子的に実行可能な命令は、別個の記憶媒体に配置し、異なるプロセッサによって実行し、かつ/または伝送媒体を介して伝播することができる。

30

【0130】

電子デバイス環境700は、計算能力および/または処理能力機能を有するどのような電子デバイスをも含むことができるコンピュータ702形式の汎用コンピューティング・デバイスを含む。コンピュータ702の構成要素は、限定的なものではないが、1つまたは複数のプロセッサまたは処理装置704、システム・メモリ706、およびプロセッサ704を含めて様々なシステム・コンポーネントをシステム・メモリ706に結合するシステム・バス708を含むことができる。

40

【0131】

システム・バス708は、メモリ・バスまたはメモリ・コントローラ、周辺バス、加速グラフィックス・ポート、各種バス・アーキテクチャのどれかを使用するプロセッサまたはローカル・バスを含めて有線または無線バス構造のいくつかのタイプのどれか1つまたは複数を示している。一例として、このようなアーキテクチャは、業界標準アーキテクチャ（ISA）バス、マイクロ・チャンネル・アーキテクチャ（MCA）バス、拡張ISA（EISA）バス、ビデオ電子標準協会（VESA）ローカル・バス、メザニン・バスとして

50

も知られる周辺装置相互接続（P C I）バス、これらのいくつかの組合せなどを含むことができる。

【 0 1 3 2 】

コンピュータ 7 0 2 は、通常、各種の電子的にアクセス可能な媒体を含む。このような媒体は、コンピュータ 7 0 2 または他の電子デバイスによってアクセス可能などのような使用可能な媒体でもあってよく、揮発性媒体と不揮発性媒体、取り外し可能媒体と取り外し不可能媒体、および記憶媒体と伝送媒体を含む。

【 0 1 3 3 】

システム・メモリ 7 0 6 は、ランダム・アクセス・メモリ（R A M）7 1 0 のような揮発性メモリおよび/または読み取り専用メモリ（R O M）7 1 2 のような不揮発性メモリの形式の、電子的にアクセス可能な記憶媒体を含む。起動時などにコンピュータ 7 0 2 内の素子間での情報転送を支援する基本ルーチンを含んでいる基本入出力システム（B I O S）7 1 4 は、通常は R O M 7 1 2 に記憶される。R A M 7 1 0 は、通常、処理装置 7 0 4 によって直接的にアクセス可能、かつ/または現行で操作されているデータおよび/またはプログラム・モジュール/命令を収容している。

【 0 1 3 4 】

コンピュータ 7 0 2 はまた、他の取り外し可能/取り外し不可能な、かつ/または揮発性/不揮発性の記憶媒体を含む。一例として、図 7 は、（典型的な）取り外し不可能で不揮発性の磁気媒体（単独では図示せず）から読み取り、そこに書き込むためのハードディスク・ドライブまたはディスク・アレイ 7 1 6 と、（典型的な）取り外し可能で不揮発性の磁気ディスク 7 2 0（例えば「フロッピー（登録商標）・ディスク」）から読み取り、そこに書き込むための磁気ディスク・ドライブ 7 1 8 と、C D - R O M、D V D または他の光学媒体などの（典型的な）取り外し可能で不揮発性の光ディスク 7 2 4 から読み取り、かつ/またはそこに書き込むための光ディスク・ドライブ 7 2 2 を示している。ハードディスク・ドライブ 7 1 6、磁気ディスク・ドライブ 7 1 8 および光ディスク・ドライブ 7 2 2 は、1 つまたは複数の記憶媒体インターフェース 7 2 6 によってそれぞれにシステム・バス 7 0 8 に接続されている。別法として、ハードディスク・ドライブ 7 1 6 と、磁気ディスク・ドライブ 7 1 8 と、光ディスク・ドライブ 7 2 2 は、1 つまたは複数の他の単独の、または結合されたインターフェース（図示せず）によってシステム・バス 7 0 8 に接続することができる。

【 0 1 3 5 】

ディスク・ドライブおよびその関連付けられた電子的にアクセス可能な媒体は、データ構造、プログラム・モジュール、およびコンピュータ 7 0 2 に対する他のデータなどの電子的に実行可能な命令の不揮発性記憶を提供する。典型的なコンピュータ 7 0 2 は、ハードディスク 7 1 6、取り外し可能な磁気ディスク 7 2 0、および取り外し可能な光ディスク 7 2 4 を示しているが、他のタイプの電子的にアクセス可能な媒体が、磁気カセットまたは他の磁気記憶媒体、フラッシュ・メモリ、C D - R O M、デジタル多用途ディスク（D V D）または他の光記憶装置、R A M、R O M、電子的消去書込み可能読み取り専用メモリ（E E P R O M）などの電子デバイスによってアクセス可能な命令を格納することができることが理解されよう。そのような媒体は、いわゆる専用の、または配線された集積回路（I C）チップを含むこともできる。すなわち、典型的な電子システムおよび環境 7 0 0 の記憶媒体を実現するために、どのような電子的にアクセス可能な媒体でも使用することができる。

【 0 1 3 6 】

一般例としてオペレーティング・システム 7 2 8、1 つまたは複数のアプリケーション・プログラム 7 3 0、他のプログラム・モジュール 7 3 2、およびプログラム・データ 7 3 4 を含めてプログラム・モジュール（または命令の他の単位またはセット）はいくつでも、ハードディスク 7 1 6、磁気ディスク 7 2 0、光ディスク 7 2 4、R O M 7 1 2 および/または R A M 7 1 0 に記憶することができる。限定ではないが一般例として、ビデオ・レンダラー 4 1 0、グラフィック・インターフェース 4 1 2 およびデバイス・ドライバ・

10

20

30

40

50

インターフェース 4 1 4 (すべて図 4 に示す) はオペレーティング・システム 7 2 8 の一部であってよい。グラフィックス・デバイス・ドライバ 4 2 2 は、オペレーティング・システム 7 2 8 と密接に連結し、かつ/または一体型の関係を任意選択で有するプログラム・モジュール 7 3 2 の一部であってよい。同様に、Windows (登録商標) Media (登録商標) 9 などの教唆プログラムはアプリケーション・プログラム 7 3 0 の一例である。現在システム・メモリにある画像制御および/またはグラフィックス・データはプログラム・データ 7 3 4 の一部であってよい。

【 0 1 3 7 】

例えば Proc Amp または他のビデオ設定を変更中のユーザは、キーボード 7 3 6 およびポインティング・デバイス 7 3 8 (例えば「マウス」) などの入力デバイスによってコンピュータ 7 0 2 にコマンドおよび/または情報を入力することができる。他の入力デバイス 7 4 0 (具体的には図示せず) は、マイクロフォン、ジョイスティック、ゲーム・パッド、衛星放送受信アンテナ、シリアル・ポート、スキャナなどを含むことができる。これらおよび他の入力デバイスは、システム・バス 7 0 8 に結合されている入出力インターフェース 7 4 2 を介して処理装置 7 0 4 に接続されている。しかし、これらおよび/または出力デバイスは、代わりにパラレル・ポート、ゲーム・ポート、ユニバーサル・シリアル・バス (USB) ポート、IEEE 1394 (「Firewire」) インターフェース、IEEE 802.11 無線インターフェース、Bluetooth (登録商標) 無線インターフェースなどの他のインターフェースおよびバス構造によって接続することができる。

【 0 1 3 8 】

モニタ/ビュー・スクリーン 7 4 4 (図 4 の表示装置 4 3 6 の一例) または他のタイプの表示装置を、ビデオ・アダプタ 7 4 6 などのインターフェースを介してシステム・バス 7 0 8 に接続することもできる。ビデオ・アダプタ 7 4 6 (または他の構成要素) は、グラフィックス中心の計算を処理するため、また要求の厳しい表示要件を取り扱うためにグラフィックス・カード (グラフィックス・デバイス 4 2 4 の一例である) であっても、またはこれを含んでいてもよい。典型的には、グラフィックス・カードは、図形操作の迅速な性能を促進するために、(GPU 4 2 6 などの) GPU、ビデオ RAM (VRAM) (ビデオ・メモリ 4 3 2 の一例である) などを含む。モニタ 7 4 4 の他に、他の出力周辺装置は、入出力インターフェース 7 4 2 を介してコンピュータ 7 0 2 に接続することができるスピーカ (図示せず) およびプリンタ 7 4 8 などの構成要素を含むことができる。

【 0 1 3 9 】

コンピュータ 7 0 2 は、遠隔コンピューティング・デバイス 7 5 0 などの 1 つまたは複数の遠隔コンピュータへの論理接続を使用してネットワーク接続された環境で動作することができる。一例として、遠隔コンピューティング・デバイス 7 5 0 は、パーソナル・コンピュータ、ポータブル・コンピュータ (例えばラップトップ・コンピュータ、タブレット・コンピュータ、PDA、移動局など)、パーム・サイズまたはポケット・サイズのコンピュータ、ゲーム装置、サーバ、ルータ、ネットワーク・コンピュータ、ピア・デバイス、この他の共通ネットワーク・ノードまたは上記に列挙した以外のタイプのコンピュータなどであってよい。しかし、遠隔コンピューティング・デバイス 7 5 0 は、コンピュータ 7 0 2 に関して本明細書に記載の要素および機能の多くまたはすべてを含むことができるポータブル・コンピュータとして図示されている。

【 0 1 4 0 】

コンピュータ 7 0 2 と遠隔コンピュータ 7 5 0 の間の論理接続はローカル・エリア・ネットワーク (LAN) 7 5 2 および一般的なワイド・エリア・ネットワーク (WAN) 7 5 4 として図示されている。このようなネットワーク接続環境は、オフィス、全社的なコンピュータ・ネットワーク、イントラネット、インターネット、固定電話網および携帯電話網、この他の無線ネットワーク、ゲーム用ネットワーク、これらのいくつかの組合せなどで普及している。

【 0 1 4 1 】

L A Nネットワーク接続環境で実装される際、コンピュータ702は一般にネットワーク・インターフェースまたはアダプタ756を介してL A N752に接続される。W A Nネットワーク接続環境で実装される際、コンピュータ702は、通常、W A N754を介して通信を確立するためのモデム758または他の手段を含む。コンピュータ702内蔵型であっても外付けであってもよいモデム758は、入出力インターフェース742または他の1つ以上の適切な機構を介してシステム・バス708に接続することができる。図示したネットワーク接続は一例であって、コンピュータ702と750の間で1つ以上の通信リンクを確立する他の手段を使用することができることが理解されよう。

【0142】

電子デバイス環境700などで示されているネットワーク接続された環境では、コンピュータ702に関連して図示されているプログラム・モジュールまたは他の命令、またはそれらの一部は、その全体または一部を遠隔記憶装置に記憶することができる。一例として、遠隔アプリケーション・プログラム760は遠隔コンピュータ750のメモリ・コンポーネントに常駐しているが、コンピュータ702を介して使用可能あるいはアクセス可能であってもよい。同様に、説明の目的から、アプリケーション・プログラム730およびオペレーティング・システム728などの他の電子的に実行可能な命令を本明細書では別個のブロックとして図示したが、このようなプログラム、構成要素、および他の命令は様々な時点でコンピューティング・デバイス702（および/または遠隔コンピューティング・デバイス750）の異なる記憶装置に常駐し、コンピュータ702（および/または遠隔コンピューティング・デバイス750）の1つ以上のデータ・プロセッサ704によって実行されることが理解されよう。

【0143】

システム、媒体、メソッド、プロトコル、方法、プロセス、構成、および他の実装を、構造、論理、アルゴリズム、および機能の特徴に特有の言語および/または図面で説明したが、首記の特許請求の範囲で規定される本発明は、ここで説明した特定の特徴または図面に必ずしも限定されるものではないということを理解されたい。限定されるものではなく、この特定の特徴および図面は、請求する本発明を実装する典型的な形態として開示されているものである。

【図面の簡単な説明】

【図1】 P r o c A m p 調整動作を含む第1のビデオ処理パイプラインを示す図である。

【図2】 R G Bレンダラー・ターゲットに達するための2つのビデオ処理動作を含む第2のビデオ処理パイプラインを示す図である。

【図3】 R G Bレンダラー・ターゲットに達するための1つのビデオ処理動作を含む第3のビデオ処理パイプラインを示す図である。

【図4】 ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進するように構成されたコンピューティング・デバイスまたは他の電子デバイスのある種の機能要素を示すブロック図である。

【図5】 ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の典型的なプロトコルを示す通信/信号送受の図である。

【図6】 ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進する典型的なメソッドを示す流れ図である。

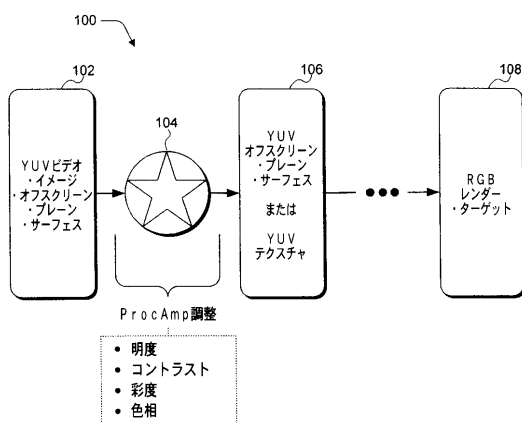
【図7】 本明細書に記載のように、ビデオ・レンダラーとグラフィックス・デバイス・ドライバの間の相互作用を促進する少なくとも1つの態様で（全体的にまたは部分的に）実装することのできる典型的なコンピューティング（または一般的な電子デバイス）動作環境を示す図である。

【符号の説明】

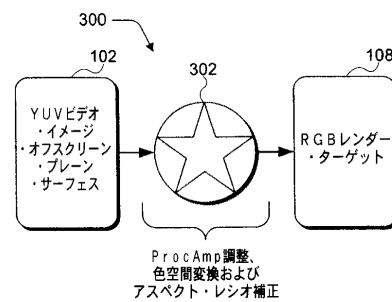
- 410 ビデオ・レンダラー
- 412 グラフィックス・インターフェース
- 414 デバイス・ドライバ・インターフェース
- 422 グラフィックス・デバイス・ドライバ

- 4 2 6 グラフィックス・プロセッサ・ユニット (G P U)
 4 2 4 グラフィックス・デバイス
 4 3 2 ビデオ・メモリ

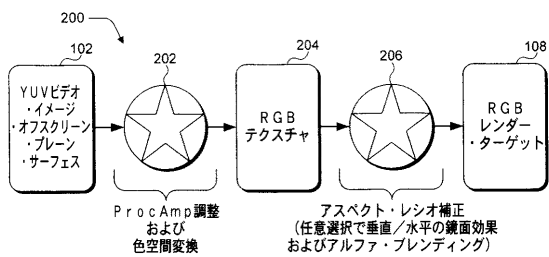
【図 1】



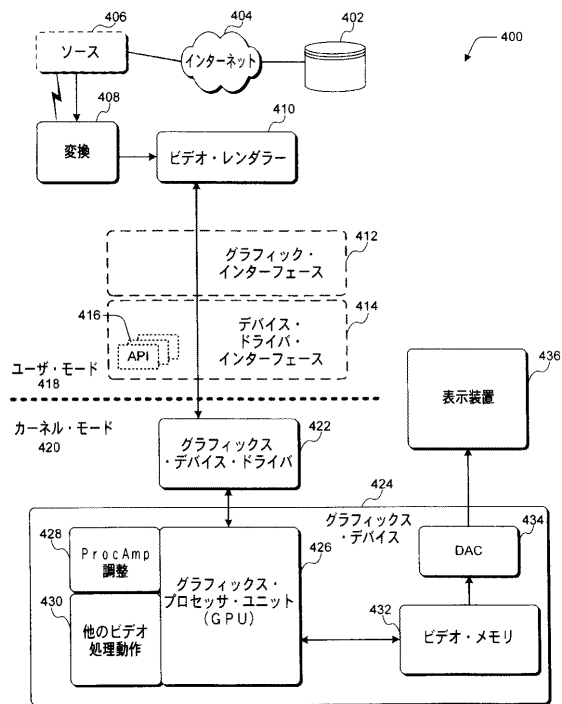
【図 3】



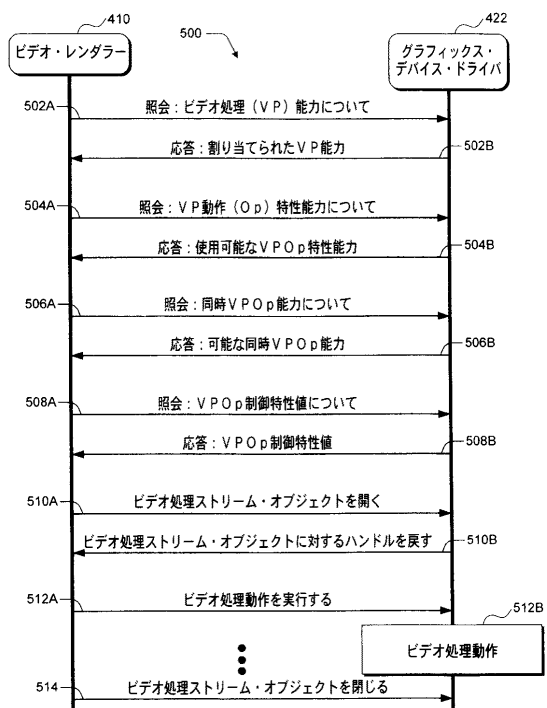
【図 2】



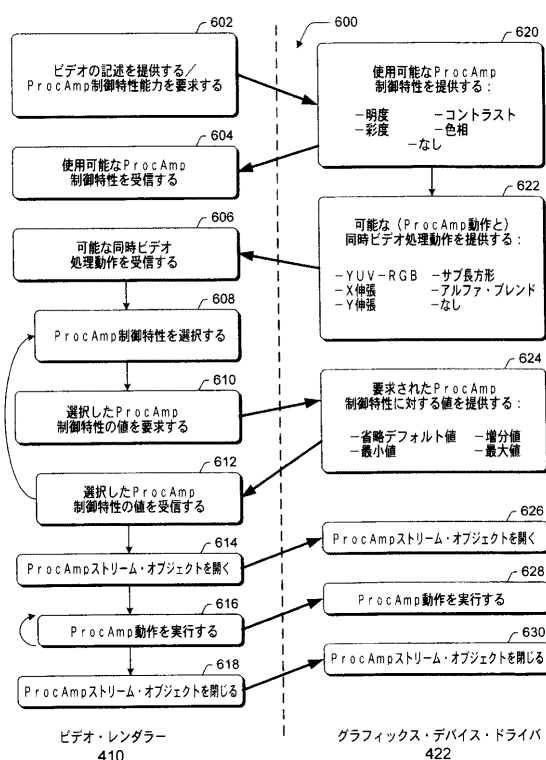
【 図 4 】



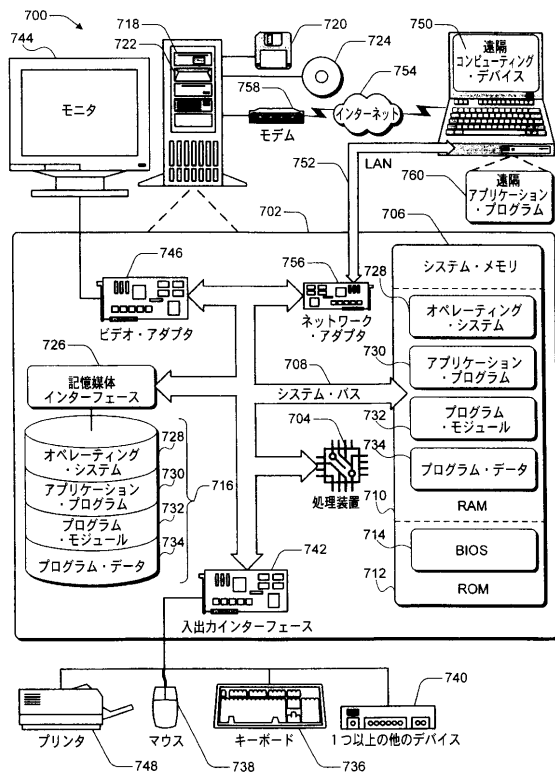
【 図 5 】



【 図 6 】



【圖 7】



フロントページの続き

審査官 居島 一仁

- (56)参考文献 特開平09-006572(JP,A)
特開平06-028117(JP,A)
米国特許第05715459(US,A)
特開2004-029744(JP,A)
特表2002-517855(JP,A)
国際公開第99/064952(WO,A1)
特開平11-175294(JP,A)
米国特許第06323875(US,B1)
特開平10-275072(JP,A)
特開平11-184649(JP,A)
特開2001-084246(JP,A)
特開2000-293608(JP,A)

(58)調査した分野(Int.Cl., DB名)

G09G3/00-5/42