

(19) 日本国特許庁(JP)

## (12) 特許公報(B2)

(11) 特許番号

特許第6155769号  
(P6155769)

(45) 発行日 平成29年7月5日(2017.7.5)

(24) 登録日 平成29年6月16日(2017.6.16)

(51) Int.Cl.

G06F 3/06 (2006.01)

F 1

G06F 3/06 304 F  
G06F 3/06 301 J

請求項の数 7 (全 23 頁)

(21) 出願番号 特願2013-74825 (P2013-74825)  
 (22) 出願日 平成25年3月29日 (2013.3.29)  
 (65) 公開番号 特開2014-199583 (P2014-199583A)  
 (43) 公開日 平成26年10月23日 (2014.10.23)  
 審査請求日 平成27年11月13日 (2015.11.13)

(73) 特許権者 000005223  
 富士通株式会社  
 神奈川県川崎市中原区上小田中4丁目1番  
 1号  
 (74) 代理人 100074099  
 弁理士 大菅 義之  
 (74) 代理人 100133570  
 弁理士 ▲徳▼永 民雄  
 (72) 発明者 山崎 晓人  
 神奈川県川崎市中原区上小田中4丁目1番  
 1号 富士通株式会社内  
 (72) 発明者 御宿 義勝  
 神奈川県川崎市中原区上小田中4丁目1番  
 1号 富士通株式会社内

最終頁に続く

(54) 【発明の名称】ストレージ制御装置、制御プログラム及び制御方法

## (57) 【特許請求の範囲】

## 【請求項 1】

ホストにより更新がなされる更新対象の元データを格納する第1の格納領域と、  
 前記更新対象の元データの更新後のデータを、前記第1の格納領域のアドレスを含む複数のデータに分割し、分割後の複数のデータを、前記第1の格納領域内の連続したアドレスを含む複数の更新データにまとめる制御部と、

前記第1の格納領域内の連続したアドレスにまとめられた前記複数の更新データを格納する第2の格納領域と、

前記更新対象の元データのうち更新対象の前記第1の格納領域のアドレスである更新領域アドレスと、前記複数の更新データを格納する前記第2の格納領域のアドレスである格納先アドレスとを対応付けたマッピング情報が、前記制御部から格納される第3の格納領域を備える、

ことを特徴とするストレージ制御装置。

## 【請求項 2】

前記マッピング情報は、前記更新領域アドレスが示す数の順に前記格納先アドレスを格納することにより示された情報であり、前記第3の格納領域及びキャッシュに保存されることを特徴とする請求項1記載のストレージ制御装置。

## 【請求項 3】

前記マッピング情報を前記第3の格納領域に格納する際に、

前記制御部は、前記複数の更新データを、キャッシュページごとに纏める

ことを特徴とする請求項 2 記載のストレージ制御装置。

【請求項 4】

前記第 3 の格納領域は、前記第 2 の格納領域への前記複数の更新データの書き込み処理の進行具合を示す情報と、前記更新領域アドレスと前記格納先アドレスを対応付けた情報である対応情報の書き込み処理の進行具合を示す情報を、履歴情報として保存しており、

前記制御部は、起動する際に前記履歴情報を参照し、前記履歴情報に、前記制御部が停止する前に前記対応情報の書き込み処理が終了していない更新データに関する情報が含まれていた場合、

前記対応情報の書き込み処理が終了していない更新データよりも先に処理されたデータを正常に実行された更新データであると判定し、前記正常に実行された更新データに関する情報を、前記履歴情報に保存し、

前記対応情報の書き込み処理が終了していない更新データからバックアップを再開することを特徴とする請求項 1 ~ 3 のいずれかに記載のストレージ制御装置。

【請求項 5】

前記制御部は、前記複数の更新データを、シーケンシャルアクセスを行うデータか、ランダムアクセスを行うデータか判定し、

前記複数の更新データがシーケンシャルアクセスを行うデータであった場合、

前記複数の更新データが上書きする領域を指定するアドレスを含むキャッシュページの次のキャッシュページをあらかじめ前記キャッシュに保存する

ことを特徴とする請求項 2 に記載のストレージ制御装置。

【請求項 6】

ホストにより更新がなされる更新対象の元データを第 1 の格納領域に格納し、

前記更新対象の元データの更新後のデータを、前記第 1 の格納領域のアドレスを含む複数のデータに分割し、分割後の複数のデータを、前記第 1 の格納領域内の連続したアドレスを含む複数の更新データにまとめ、

前記第 1 の格納領域内の連続したアドレスにまとめられた前記複数の更新データを第 2 の格納領域に格納し、

前記更新対象の元データのうち更新対象の前記第 1 の格納領域のアドレスである更新領域アドレスと、前記複数の更新データを格納する前記第 2 の格納領域のアドレスである格納先アドレスとを対応付けたマッピング情報を、第 3 の格納領域に格納する処理をストレージ装置に実行させる

ことを特徴とする制御プログラム。

【請求項 7】

ホストにより更新がなされる更新対象の元データを第 1 の格納領域に格納し、

前記更新対象の元データの更新後のデータを、前記第 1 の格納領域のアドレスを含む複数のデータに分割し、分割後の複数のデータを、前記第 1 の格納領域内の連続したアドレスを含む複数の更新データにまとめ、

前記第 1 の格納領域内の連続したアドレスにまとめられた前記複数の更新データを第 2 の格納領域に格納し、

前記更新対象の元データのうち更新対象の前記第 1 の格納領域のアドレスである更新領域アドレスと、前記複数の更新データを格納する前記第 2 の格納領域のアドレスである格納先アドレスとを対応付けたマッピング情報を、第 3 の格納領域に格納する処理をストレージ装置に実行させる

ことを特徴とする制御方法。

【発明の詳細な説明】

【技術分野】

【0001】

この発明は、ストレージ制御装置に関する。

【背景技術】

10

20

30

40

50

## 【0002】

ストレージ装置は、多数のハードディスクドライブと大容量キャッシュメモリを搭載し、例えはサーバで用いられるデータを保存する装置である。ストレージ装置は、ある瞬間のデータのイメージを保持するスナップショットの機能を提供する。スナップショットは、例えはサーバからの要求を契機に実行される。スナップショット機能には、例えはCopy-On-Write(以下、COWと記す)方式がある。スナップショットは、スナップショットのコピー元となるデータをそのままコピーするという処理は行わない。スナップショットは、コピー元のデータに関するメタ情報を取得する処理を行うので、バックアップに費やす時間は短いという利点を持つ。しかし、メタ情報がバックアップされた状態では、コピー元のデータが更新されると、スナップショットを取った時点でのデータが上書きされてしまい、あとから参照することができなくなる。そのため、COW方式のスナップショットを導入しているストレージ装置は、スナップショット取得後にデータを更新する際、更新前のデータを含むデータブロックを別のアドレスに退避する。ストレージ装置は、データブロックを退避させた場所に対応するメタ情報を取得し、退避したデータに更新するデータを上書きする。

10

## 【0003】

COW方式のスナップショットを導入しているストレージ装置は、コピー元となるデータをマスタースライスと称し、チャンクと呼ばれる区切りで管理している。また、ストレージ装置は、スナップショットで使用されるデータを保持するCOWスライスを有する。スナップショットにおいて、あるデータが更新された場合、ストレージ装置は、マスタースライスのデータを更新したデータをCOWスライスのデータ領域に保存する。その際に、ストレージ装置は、マスタースライスのあるデータが格納されていたアドレス(物理)と、退避先であるCOWスライスのアドレス(論理)とを関連づけたマッピング情報をメタ情報として、COWスライスに保存する。

20

## 【0004】

ストレージ装置の大規模化及びシステムの大規模化に伴い、COWスライスのチャンクを管理するマッピング情報の量は増大する傾向にある。マッピング情報の量が増えると、COWスライスへのアクセス回数が増え、ストレージ装置のメモリ使用量が増えてしまう。それに伴い、スナップショットの性能も低下してしまう。マッピング情報の量が増えても、スナップショットの性能を維持するのが好ましい。

30

## 【0005】

スナップショットの性能を維持する技術として、ホストと記憶装置とでスナップショット作成の負荷を分散する技術が知られている。(例えは特許文献1参照)。

## 【先行技術文献】

## 【特許文献】

## 【0006】

## 【特許文献1】特開2004-118413号公報

## 【発明の概要】

## 【発明が解決しようとする課題】

## 【0007】

40

上述した背景技術では以下のような問題がある。

マッピング情報の量が増えると、スナップショットの性能が低下してしまう。

## 【課題を解決するための手段】

## 【0008】

ストレージ制御装置は、第1～第3の格納領域、制御部を備える。第1の格納領域は、ホストにより更新がなされる更新対象の元データを格納する。制御部は、第1の格納領域に格納された更新対象の元データに対して書き込むべきデータを複数の更新データに分割することにより、連続したアドレスごとに複数の更新データを振り分ける。第2の格納領域は、制御部により振り分けられた複数の更新データを格納する。第3の格納領域は、更新対象の元データの複数の更新データによって上書きされるべき第1の格納領域のアドレ

50

スである更新領域アドレスを、複数の更新データを格納している第2の格納領域のアドレスである格納先アドレスに対応付けた情報を、格納する。

【発明の効果】

【0009】

大規模なストレージ装置であっても、スナップショットの性能を維持できる。

【図面の簡単な説明】

【0010】

【図1】ストレージ装置を説明する例を示す図である。

【図2】マッピング情報の例を示す図である。

【図3】ストレージ装置の構成の例を示す図である。

10

【図4】メタスライスの例を詳細に説明した図である。

【図5A】同一のキャッシュページを保持する書き込み要求を一括化する例を説明する図である。

【図5B】同一のキャッシュページを保持する書き込み要求を一括化する例を説明する図である。

【図6A】連続した物理アドレスを保持する書き込み要求を一括化する例を説明する図である。

【図6B】連続した物理アドレスを保持する書き込み要求を一括化する例を説明する図である。

【図6C】連続した物理アドレスを保持する書き込み要求を一括化する例を説明する図である。

20

【図7A】スナップショットの処理の例を説明する図である。

【図7B】スナップショットの処理の例を説明する図である。

【図8】複数のチャンクに跨るデータの書き込み要求に関する処理の例を示す図である。

【図9A】データスライスへの書き込み要求を一括処理する例を説明する図である。

【図9B】データスライスへの書き込み要求を一括処理する例を説明する図である。

【図10】履歴情報のダウンリカバリーの例を示す図である。

【図11】メタデータのプリフェッヂの例を示す図である。

【0011】

30

【図12】I/O要求を受領した制御部の処理の例を説明するフローチャートである。

【図13】制御部がマッピング情報を参照する処理の例を説明するフローチャートである。

【図14】データのコピーに関する処理の例を説明するフローチャートである。

【図15】制御部がメタスライスにメタ情報を書き込む処理を説明するフローチャートである。

【図16】同一のキャッシュページを保持する書き込み要求を一括化する例を説明するフローチャートである。

【図17】連続した物理アドレスへの書き込み要求を一括化する例を説明するフローチャートである。

【図18】データスライスへの書き込み要求を一括処理する例を説明するフローチャートである。

【図19】履歴情報のダウンリカバリーの例を説明するフローチャートである。

【発明を実施するための形態】

【0012】

以下、本実施形態について、図面を参照しながら詳細に説明する。

図1は、ストレージ装置を説明する例を示す図である。図1のストレージ装置200は、制御部201、メタスライス202、データスライス203、マスタースライス204を備える。制御部201は、ストレージ装置に接続されるホストとなるサーバの要求を契機に、スナップショットの処理を制御する。サーバの要求は、サーバのデータが更新され

40

50

た場合に通知される。マスタースライス203は、ホストにより更新がなされる更新対象の元データを格納する。また、マスタースライス203は、ある時点でのホストが保持する何らかのデータをバックアップしたものであり、マスタースライス204は、スナップショットのコピー元となるデータ群である。実施形態に係るマスタースライス204の各データは、4KBのチャンクサイズで区切られて管理される。図1のストレージ装置200は、COW方式で用いられるCOWスライスを、メタスライス202とデータスライス203とに分割したものである。メタスライス202は、ヘッダチャンク及びメタチャンクなどスナップショットの処理に用いられるメタ情報を保存する領域である。データスライス203は、スナップショットの更新データを保存するデータ領域である。メタスライス202は、アクセスに使用されるマッピング情報を有する。マッピング情報は、適宜キャッシュに格納され使用される。制御部201は、ホストからの書き込み要求であるIO要求( Input Output)に応じて、マッピング情報を参照する。キャッシュに格納されたマッピング情報を参照することで、メタスライスからマッピング情報を参照する場合よりも高速に処理を行うことができ、スナップショットの性能を向上できる。IO要求は、更新するデータ、更新するデータのサイズ、更新するデータを書き込む先のマスタースライスのアドレス番号の情報が含まれる。図1のデータスライス203は、中間にメタスライスなどの割り込みとなるスライスがない。そのため、制御部201は、更新をするデータをデータスライス203のスライスを連続的に書き込むことができる。そのため、制御部201は、データスライス203の書き込みに用いるシーク時間を軽減することができ、かつ一括でIO要求を行うことができる。

10

20

#### 【0013】

スケールアウト型のストレージ装置では、容量が大規模であるため、1MBのチャンクサイズが用いられている。しかし、チャンクサイズが大きいとスナップショットのコピー速度が低下する。そのため、チャンクサイズを小さくすることで、コピー速度を改善することができる。例えば、チャンクサイズを4KBとすることで、スナップショットのコピー速度は改善される。しかし、チャンクサイズを小さくした場合、チャンクを管理するマッピング情報の量が増え、マッピング情報をオンメモリにすることは困難になり、キャッシュなどの方法を取り工夫することになる。チャンクサイズの具体的な数値は、一例であり、何ら限定するものではない。

30

#### 【0014】

図2は、マッピング情報の例を示す図である。マッピング情報は、マスタースライスのアドレスとCOWスライスのアドレスとを対応づけた情報である。図2(a)のマッピング情報は、COW方式を用いたストレージ装置で用いられるマッピング情報である。図2(a)のマッピング情報では、例えば、マスタースライスのアドレス8番のデータは、COWスライスのアドレス2番に保存されることを示す。なお、マスタースライスのアドレスは、物理アドレスであり、COWスライスのアドレスは、論理アドレスが用いられる。マッピング情報が少ないとときはオンメモリとし、ハッシュ探索を利用して高速にアドレス変換できる。しかし、マッピング情報が増えるとオンメモリにすることは困難となるため、実施形態ではキャッシュを利用する方法を取る。キャッシュ上にのせられる情報を増やすため、実施形態ではCOWスライスのアドレスのみを持つ構造とする。この構造であれば、マスタースライスのアドレスから対応するCOWスライスのアドレスを検索することも容易である。

40

#### 【0015】

図2(b)のマッピング情報は、実施形態に係るマッピング情報である。図2(b)の例は、図2(a)のマッピング情報を、実施形態に係るマッピング情報に置き換えた図である。図2(b)のマッピング情報は、マスタースライスのアドレスの順に連続して並べられ、COWスライスのアドレス情報を保持している。マスタースライスのアドレスは0から始まるため、例えば、マスタースライスのアドレス8番のデータであるCOWスライスのアドレス2番は、9番目に保持されている。実施形態に係るマッピング情報は、マスタースライスのアドレスとデータスライスのアドレスとを対応づけた情報であり、マスター

50

スライスのアドレスを連続的に羅列した順に、データスライスのアドレスを格納している。図2 (b) のようにマッピング情報を作成することによって、マッピング情報に使用されるデータサイズを削減することができる。また、マスタースライスのアドレスの順のマッピング情報を用いることで、マスタースライスのアドレスからCOWスライスへのアドレス変換の時間を短縮することができる。制御部201は、実施形態に係るマッピング情報をキャッシュに読み込んで使用する。更に、キャッシュページを複数作ることで、キャッシュヒット率を上げることができ、スナップショットの性能は向上する。なお、図2 (b) のマッピング情報に格納されている数字0は、何も割り当てられていないことを示す。数字の0が格納されている領域は、実際のメモリは割り当てられない。そのため、マッピング情報のメモリ領域を小さくできる。ストレージ装置は、未書き込みのマッピング情報を実際にはメモリ領域を割り当てないように使用するため、メタスライスにシンプロビジョニング機構を利用するのが好ましい。

#### 【0016】

図3は、ストレージ装置の構成の例を示す図である。ストレージ装置300は、サーバ340と接続されており、サーバ340で使用されるデータを保存する装置である。ストレージ装置300は、制御装置310、制御装置320、記憶装置330を有する。制御装置320は、制御部321、CPU(Central Processing Unit)322、メモリ323、VDISK(Virtual Disk)324、HDD(Hard Disk Drive)325を備える。制御部321は、ストレージシステム内に複数あってもよい。制御部321は、制御装置320に関するストレージ装置を制御し、図1の制御部201の一例である。CPU322は、制御部321の処理を実行する。CPU322で使用される各種データは、メモリ323及びHDD325に保存される。VDISK324は、記憶装置330の物理的な記憶領域を統合した仮想的な記憶領域であり、制御部321によって制御される。VDISK324は、メタスライス202、データスライス203、マスタースライス204を有する。制御装置310は、管理部311、CPU312、メモリ313、HDD314、制御部315、VDISK316、管理用DB(Data Base)317を備える。制御装置310は、制御装置320を管理するために、管理部311と管理用DB317を備えている。管理部311は、ストレージシステム内の1つの制御装置に存在し、全制御装置のハードウェアの割り当て情報や状態の情報に関する管理用DB317を用いて管理する。制御装置310は、制御装置320の親となる制御装置である。CPU312は、管理部311と制御部315の処理を実行する。CPU312で使用される各種データはメモリ313、HDD314に保存される。VDISK316は、記憶装置330を用いた仮想的な記憶領域であり、制御部315によって制御される。記憶装置330は、複数のハードディスクを備え、各ハードディスクはLUN(Logical Unit Number)によって識別される。LUNは、各ハードディスクを識別するための数字である。図3のストレージ装置は、LUN331a～LUN331nを備え、LUN331b～LUN331mがVDISK324に割り当てられており、LUN331a及びLUN331nがVDISK316に割り当てられている。VDISKは、シンプロビジョニング機構を用いる。図1の制御部201は、制御部315であってもよい。また、メタスライス202、データスライス203、マスタースライス204は、VDISK316が有してもよい。

#### 【0017】

図4は、メタスライスの例を詳細に説明した図である。メタスライス202は、8KBのチャンクサイズを持つデータ群である。チャンクサイズは、変更することができ、データのサイズを限定するものではない。制御部201は、メタスライス202を参照することで、スナップショットの制御を行う。メタスライス202のチャンク0の領域は、メタスライスに関するヘッダ情報が格納している。メタスライス202のチャンク1の領域は、メタスライスに関するマッピング情報を格納している。メタスライス202のチャンク2の領域は、スナップショットに用いられる後述する(図10)履歴情報、後述する(図11)プリフェッч情報が格納している。メタスライス202のチャンク3以降の領域は

10

20

30

40

50

、本実施形態に用いられるマッピング情報であるアドレスが格納される。

【0018】

<メタスライスへの書き込み要求の一括化>

制御部201は、サーバ340からの書き込み要求を受け取る。書き込み要求は、データを更新するために用いられるデータやメタ情報が含まれる。制御部201は、受領した要求を所定のサイズに分割し、処理を行う。制御部201は、分割された各々のI/O要求に応じて、データスライス、メタスライスにアクセスを行う。制御部201は、例えば、連続した物理アドレスに書き込みを行う場合、I/O要求をまとめて1度で実行したほうが効率的であり、データスライス又はメタスライスへのアクセス回数も減らすことができる。そこで、実施形態に係るストレージ装置は、メタスライスへのI/O要求に対して、同一のキャッシュページを保持するI/O要求を一括化する。更に、実施形態に係るストレージ装置は、メタスライスへのI/O要求に対して、連続した物理アドレスへのI/O要求を一括化する。

【0019】

同一のキャッシュページの情報を保持するI/O要求を一括化し、更に、連続した物理アドレスへのI/O要求を一括化することで、制御部201は、キャッシュへのアクセス回数を減らすことができる。スナップショットの処理に時間がかかる原因には、アクセスごとにアクセス先のアドレスを特定する処理が発生することが挙げられる。本実施形態にかかる方法では、同一のキャッシュページに関する複数のI/O要求が1つのI/O要求にまとめられる、更に、連続した物理アドレスへのI/O要求にまとめられるため、スナップショットの性能を向上させることができる。なお、I/O要求は、書き込みをするデータサイズ、書き込みをする対象となるマスタースライスのアドレス番号、キャッシュページに関する情報などの付加情報を持つので制御部はこれらの情報を用いて一括化を行う。

【0020】

図5は、同一のキャッシュページを保持する書き込み要求を一括化する例を説明する図である。図5は、書き込み要求を一括化する例を、図5A(1)～図5B(7)を用いて説明している。図5の例を、キューリストリーム401a～キューリストリーム401b、ジョブ402a～ジョブ402e、付加情報403a～付加情報403fを用いて説明する。キューリストリーム401aは、ジョブ402a、ジョブ402b…ジョブ402eの順にジョブを順次処理する。ジョブ及びジョブに関連づけられた付加情報は、制御部によって分割されたI/O要求である。図5A(1)では、ジョブ402a～ジョブ402eが、キューリストリーム401aの処理を待機している状態である。各ジョブ402a～ジョブ402eは、各ジョブ402a～ジョブ402eに対応した付加情報403a～403eを備える。図5の例では、付加情報403bと付加情報403dとが同一のキャッシュページの情報を持っている。

【0021】

図5A(1) 制御部201は、キューリストリーム401aの処理を待っている末尾のジョブ402eから順に各ジョブに関連づけている付加情報をチェックする。

図5A(2) 制御部201は、同一のキャッシュページの情報を持つジョブを見つける。図5の例では、付加情報403bと付加情報403dとが同一のキャッシュページの情報を持っている。

図5A(3) 制御部201は、同一のキャッシュページの情報を持つジョブを対象にした専用の付加情報を作成する。図5A(3)では、付加情報403dを対象にした専用の付加情報403fを作成する。

図5A(4) 制御部201は、同一のキャッシュページの情報を持つ後続のジョブが実行される際に、並列して同一のキャッシュページの情報を持つ先頭のジョブが実行されるよう設定する。図5A(4)では、キューリストリーム401bに、ジョブ402bを割り当てる。付加情報403dは、所定のキューリストリームに格納される。

図5B(5) 制御部201は、付加情報403fをジョブ402dの付加情報として設定する。

図5B(6) 制御部201は、非同期I/Oを実行する。

10

20

30

40

50

図 5 B ( 7 ) 制御部 201 は、終了した各ジョブの付加情報の情報を集める。なお、図 5 A ( 3 ) で作成された付加情報 403f は、破棄される。

#### 【 0022 】

図 6 は、連続した物理アドレスを保持する書き込み要求を一括化する例を説明する図である。図 6 は、連続した物理アドレスへの書き込み要求を一括化する例を、図 6 A ( 1 ) ~ 図 6 C ( 9 ) を用いて説明している。図 6 の例を、キューリストリーム 411a ~ キューリストリーム 411c、ジョブ 412a ~ ジョブ 412f、付加情報 413a ~ 付加情報 413h を用いて説明する。キューリストリーム 411a は、ジョブ 412a、ジョブ 412b ~ ジョブ 412e の順にジョブを順次処理する。ジョブ及びジョブに関連づけられた付加情報は、制御部によって分割された I/O 要求である。なお、図 6 の連続した物理アドレスへの書き込み要求を一括化する処理は、図 5 の同一のキャッシュページを保持する書き込み要求を一括化する処理と併せて実施される。連続した物理アドレスへの I/O 要求を一括処理することで、制御部 201 は、キャッシュへのアクセス回数を減らすことができ、スナップショットの性能を向上させることができる。図 6 A ( 1 ) に示す図は、図 5 B ( 5 ) の処理後の例である。図 6 A ( 1 ) では、ジョブ 412a ~ ジョブ 412e が、キューリストリーム 411a の処理を待機している状態である。ジョブ 412f は、ジョブ 412d の処理と並列してキューリストリーム 411b に実行されるように設定されている。付加情報 413d は、図 5 A ( 3 ) で作成される付加情報の例である。付加情報 413f は、所定のキューリストリームに格納された付加情報である。各ジョブ 412a ~ ジョブ 412e は、各ジョブ 412a ~ ジョブ 412e に対応した付加情報を備える。図 6 の例では、付加情報 413b と付加情報 413f とが連続した物理アドレスの情報を持っている。

#### 【 0023 】

図 6 A ( 1 ) 制御部 201 は、キューリストリーム 411a の処理を待っている先頭のジョブ 412a から順に各ジョブに関連づいている付加情報をチェックする。

図 6 A ( 2 ) 制御部 201 は、連続した物理アドレスの情報を持つジョブを見つける。図 6 の例では、付加情報 413b と付加情報 413f とが連続した物理アドレスの情報を持っている。

図 6 A ( 3 ) 制御部 201 は、連続した物理アドレスの情報を持つジョブを対象にした専用の付加情報を生成する。図 5 6 ( 3 ) では、付加情報 413b と付加情報 413d を対象にした専用の付加情報 413h を生成する。

図 6 B ( 4 ) 制御部 201 は、連続した物理アドレスの情報を持つ先頭のジョブが実行される際に、並列して連続した物理アドレスの情報を持つ後続のジョブが実行されるよう設定する。図 6 A ( 4 ) では、キューリストリーム 411c に、ジョブ 412d を割り当てる。付加情報 413b は、所定のキューリストリームに格納される。

図 6 B ( 5 ) 制御部 201 は、ジョブ 412d の付加情報 413d を削除し、ジョブ 412f をジョブ 412d の後続のジョブと設定する。

図 6 B ( 6 ) 制御部 201 は、付加情報 413h をジョブ 412b の付加情報として設定する。

図 6 C ( 7 ) 制御部 201 は、非同期 I/O を実行する。

図 6 C ( 8 ) 制御部 201 は、終了した各ジョブの付加情報の情報を集める。なお、付加情報 413h は、破棄される。

#### 【 0024 】

同一のキャッシュページを持つジョブを一括化する処理及び連続した物理アドレスの情報を持つジョブを一括化する処理について、制御部 201 は、どちらか一方を行うようにしてもよく、両方の処理を行うようにしてもよい。

#### 【 0025 】

<スナップショットの書き込み方法 >

図 7 は、スナップショットの処理の例を説明する図である。図 7 A は、COW 方式のスナップショットの処理の例を説明する図である。図 7 は、サーバから、データ b 及びデータ c を書き込みする要求がきた場合の例である。この例では、データ b 及びデータ c は、

10

20

30

40

50

マスタースライス 102 のデータ a のチャンクを更新するためのデータである。COW 方式のスナップショットの処理を、図 7A の(1)～(3)を用いて説明する。図 7A は、制御部 101、マスタースライス 102、COW スライス 103 を備える。図 7A の(1)に例示するように、サーバから書き込み要求があると、制御部 101 は、更新用のデータ b 及びデータ c をメモリに保存する。制御部 101 は、データ b 及びデータ c がデータを書き込む対象のデータチャンクであるデータ a を、マスタースライス 102 から読み取る。制御部 101 は、データ a をメモリに保存する。図 7A の(2)では、制御部 101 は、読み出したデータ a を COW スライス 103 に書き込む。図 7A の(3)において、制御部 101 は、データ b 及びデータ c を COW スライスのデータ a に書き込み、データ a' を作成する。

10

#### 【0026】

図 7B は、実施形態に係るスナップショットの処理の例を説明する図である。図 7B において、図 1 と同じものは、同一の番号を付している。実施形態に係るスナップショットの処理を図 7B の(4)～(6)を用いて説明する。図 7B の(4)に例示するように、サーバから書き込み要求があると、制御部 201 は、データ b 及びデータ c をメモリに保存する。制御部 201 は、データ b 及びデータ c がデータを書き込む対象であるデータ a を、マスタースライス 204 から読み取る。制御部 201 は、データ a をメモリに保存する。図 7B の(5)において、制御部 201 は、データ b 及びデータ c をデータ a に書き込み、データ a' を作成する。図 7B の(6)において、制御部 201 は、データ a' をデータスライス 203 に書き込む。図 7A のスナップショットでは、COW スライスへの書き込みをする I/O 要求は、データ a の書き込み、データ b の書き込み、及び、データ c の書き込みの 3 回発生する。一方、図 7B のスナップショットでは、データスライスへの書き込みをする I/O 要求は、データ a' の一回である。そのため、図 7B に示すスナップショットの方法で書き込みを行うことで、データスライスへのアクセスの回数を減らすことがで、スナップショットの処理速度が向上する。

20

#### 【0027】

##### <制御部の読み込み処理の削減>

図 8 は、複数のチャンクに跨るデータの書き込み要求に関する処理の例を示す図である。図 8 は、チャンク 1～チャンク 3 に跨ったデータに対して書き込み要求があった場合の例を示している。チャンク 1 及びチャンク 3 への書き込み要求は、チャンク 1、チャンク 3 の一部分のデータを更新する要求である。チャンク 2 への書き込み要求は、チャンク 2 全体のデータを更新する要求である。図 7B に示すスナップショットの方法では、制御部は、チャンク 1～チャンク 3 のデータをマスタースライスから読み取る。次に、制御部は、チャンク 1～チャンク 3 のデータを COW スライスに書き込む。その後、制御部は、COW スライスに書き込んだチャンク 1～チャンク 3 のデータに対して、更新用のデータを上書きする。

30

#### 【0028】

実施形態に係るスナップショットでは、制御部 201 は、チャンク全体のデータが更新されるチャンクのデータの読み込みを行わない。ここでは、チャンク 2 のデータを制御部 201 は読み込まない。チャンク 2 のデータは、制御部 201 でデータを更新される際に全部のデータが更新されてしまう。そのため、制御部 201 がチャンク 2 のデータを読み込む処理は不要である。このような、全体が更新されるチャンクの読み込みを行わないことで、無駄な読み込み処理を削減することができ、スナップショットの性能が向上する。

40

#### 【0029】

##### <データスライスへの書き込み要求の一括化>

制御部 201 は、サーバ 340 からの書き込み要求を受け取ると、受領した要求を所定のサイズに分割し、処理を行う。制御部 201 は、分割された各々の I/O 要求に応じて、データスライスにアクセスを行う。制御部 201 は、例えば、連続した物理アドレスに書き込みを行う場合、I/O 要求をまとめて 1 度で実行したほうが効率的であり、データスライスへのアクセス回数を減らすことができる。そこで、実施形態に係るストレージ装置は

50

、データスライスへの I/O 要求に対して、連続した物理アドレスへの I/O 要求を一括化して処理を行う。連続した物理アドレスへの I/O 要求を一括化することで、制御部 201 は、キャッシュへのアクセス回数を減らすことができ、スナップショットの性能を向上させることができる。なお、I/O 要求は、書き込みをするデータサイズ、書き込みをする対象となるマスタースライスのアドレス番号、キャッシュページに関する情報などの付加情報を持つので制御部はこれらの情報を用いて一括化を行う。

#### 【0030】

図 9 は、データスライスへの書き込み要求を一括処理する例を説明する図である。図 9 は、データスライスへの書き込み要求を一括化する例を、図 9 A (1) ~ 図 9 B (7) を用いて、説明する。図 9 の例を、キューリストラクチャ (CQE) ~ ジョブリストラクチャ (CQE)、付加情報 (CQE) ~ 付加情報 (CQE) を用いて説明する。キューリストラクチャ (CQE) は、ジョブリストラクチャ (CQE)、ジョブリストラクチャ (CQE) ~ ジョブリストラクチャ (CQE) の順にジョブを順次処理する。ジョブ及びジョブに関連づけられた付加情報は、制御部によって分割された I/O 要求である。連続した物理アドレスに書き込みをするデータを一括処理することで、制御部 201 は、キャッシュへのアクセス回数を減らすことができ、スナップショットの性能を向上させることができる。図 9 A (1) では、ジョブリストラクチャ (CQE) ~ ジョブリストラクチャ (CQE) が、キューリストラクチャ (CQE) の処理を待機している状態である。各ジョブリストラクチャ (CQE) ~ ジョブリストラクチャ (CQE) は、各ジョブリストラクチャ (CQE) ~ ジョブリストラクチャ (CQE) に対応した付加情報 (CQE) ~ 付加情報 (CQE) を備える。図 9 の例では、付加情報 (CQE) ~ 付加情報 (CQE) と付加情報 (CQE) ~ 付加情報 (CQE) とが、同じマスタースライスのアドレスの情報を持っている。

10

20

#### 【0031】

図 9 A (1) 制御部 201 は、キューリストラクチャ (CQE) の処理を待っている先頭のジョブリストラクチャ (CQE) から順に各ジョブリストラクチャ (CQE) に付随する付加情報をチェックする。

図 9 A (2) 制御部 201 は、同じマスタースライスのアドレスの情報を持つジョブリストラクチャ (CQE) を見つける。図 5 (2) では、付加情報 (CQE) ~ 付加情報 (CQE) は、同じマスタースライスのアドレス番号の情報を持っている。

図 9 A (3) 制御部 201 は、同じマスタースライスのアドレスの情報を持つジョブリストラクチャ (CQE) を対象にした専用の付加情報を作成する。図 9 (3) では、付加情報 (CQE) ~ 付加情報 (CQE) と付加情報 (CQE) ~ 付加情報 (CQE) を対象にした専用の付加情報 (CQE) ~ 付加情報 (CQE) を作成する。

図 9 A (4) 制御部 201 は、同じマスタースライスのアドレスの情報を持つジョブリストラクチャ (CQE) のうち、後続にあるジョブリストラクチャ (CQE) が実行される際に、並列して処理されるよう設定する。図 9 (4) では、キューリストラクチャ (CQE) に、ジョブリストラクチャ (CQE) を割り当てる。付加情報 (CQE) ~ 付加情報 (CQE) は、処理が終了した付加情報をとして、他のキューリストラクチャ (CQE) に保存される。

30

図 9 B (5) 制御部 201 は、付加情報 (CQE) ~ 付加情報 (CQE) をジョブリストラクチャ (CQE) の付加情報として設定する。

図 9 B (6) 制御部 201 は、非同期 I/O を実行する。

図 9 B (7) 制御部 201 は、終了した各ジョブリストラクチャ (CQE) の付加情報を集める。なお、図 9 (3) で作成する付加情報は、破棄される。

#### 【0032】

<ダウンリカバリーについて>

実施形態に係るメタスライス 202 は、データスライスのどのアドレスまでデータを書き込みしたかを示す、データ書き込み処理の進行具合を示す情報である履歴情報を保存している。履歴情報は、更に、メタスライスへの書き込み処理の進行具合を示す情報を保存している。制御部 201 は、データスライスの書き込み処理が終了し、その後、メタスライスへの書き込み処理を行う際に、履歴情報を更新する。制御部 201 が、履歴情報を更新中に何らかの障害が発生し、履歴情報が更新できなかった場合、履歴情報と実際の状態にずれが発生する可能性がある。何らかの障害が発生しても、履歴情報のリカバリーができるのが好ましい。なお、履歴情報は、制御部 201 を停止する際にも更新される。

40

#### 【0033】

図 10 は、履歴情報のダウンリカバリーの例を示す図である。図 10 は、図 1 と同じも

50

のは、同一の番号を付している。図10は、制御部201がデータ1～データ9をデータスライスに書き込み済みであるにも関わらず、何らかの障害によりデータ7に関するメタ情報のメタスライスへの書き込みが失敗した例である。なお、データ1～データ6、データ8～データ9のメタ情報は、メタスライス202への書き込みが成功している。図10(a)は、障害発生後に、制御部201を起動した際のストレージ装置の例である。図10(a)のデータスライス203は、データ1～データ9を保存している。図10(a)のメタスライス202は、データ1～データ6、データ8～データ9のメタ情報を保存している。メタスライス202のアドレス3が示す領域には、データ1とデータ4のメタ情報が格納されている。メタスライス202のアドレス4が示す領域には、データ2とデータ3のメタ情報が格納されている。メタスライス202のアドレス5が示す領域には、データ8とデータ9のメタ情報が格納されている。メタスライス202のアドレス6が示す領域には、データ5とデータ6のメタ情報が格納されている。メタスライス202のアドレス7が示す領域は、データ7のメタ情報を格納する領域である。

#### 【0034】

履歴情報は、既にデータスライスに書き込み済みのデータチャネル数、メタスライスに更新中のメタチャネルの数、メタスライスに更新中のメタチャネルのアドレス情報を有する。履歴情報の既にデータスライスに書き込み済みのデータチャネル数は、データスライスへのデータ書き込み処理の進行具合を示す情報である。履歴情報のメタスライスに更新中のメタチャネルの数と、メタスライスに更新中のメタチャネルのアドレス情報とは、メタスライスへの書き込み処理の進行具合を示す情報である。図10(a)の履歴情報の例は、既にデータスライスに書き込み済みのデータチャネル数が4、メタスライスに更新中のメタチャネルの数が3、メタスライスに更新中のメタチャネルのアドレス情報が5, 6, 7を保持している。データスライス203では、データ1～データ9までの書き込みが成功しているにも関わらず、履歴情報には、書き込み済みのデータチャネル数が4となっており、履歴情報と実際の状態にずれが生じている。そのため、制御部201は、履歴情報のリカバリーを行う。なお、ストレージ装置の制御部201が正常に停止された場合、更新中のメタチャネルの数は0が格納される。そのため、制御部201は、起動したときに取得した履歴情報の更新中のメタチャネルの数が0でなかった場合、リカバリーを行う。

#### 【0035】

制御部201は、データスライスに書き込みが成功したデータのメタ情報をリストアップする。ここで、履歴情報は、データ1～データ4までのデータが、データスライスに書き込みが成功していること示している。そのため、履歴情報に含まれる情報は、リストアップの対象から外す。制御部201は、データスライスに書き込みが成功したデータは、データ5、データ6、データ8、データ9と判断する。制御部201は、障害によってメタスライスに書き込みが失敗したデータを、履歴情報が有するメタスライスに更新中のメタチャネルのアドレス情報を用いてメタスライスから探し、制御部201は、書き込みが失敗したデータよりも前に書き込まれたデータ5, データ6を正常に書き込みが成功したデータと判断する。制御部201は、データ6までが正常に処理が行われたことを、履歴情報に書き込む。図10(b)は、履歴情報のリカバリーが行われた後の例を示すストレージ装置の図である。制御部201によって、履歴情報の書き込み済みのデータチャネル数は、6となっている。逆に、制御部201は、データ7よりも後に書き込まれるデータ8, データ9は正常に書き込みがされたとは判断せず、無効なデータと判断する。そのため、メタスライス202からデータ8、データ9に関するメタ情報を削除する。制御部201は、書き込みが失敗したデータからバックアップを再開する。

#### 【0036】

##### <メタデータのプリフェッч>

図11は、メタデータのプリフェッчの例を示す図である。本実施形態では、マッピング情報の一部をキャッシュ上で扱うことによって、スナップショットの性能向上が見込まれる。しかしながら、キャッシュヒットした場合以外は、キャッシュを用いたマッピング

情報はスナップショットの性能向上の効果を得られない。シーケンシャルアクセスでは、複数のマッピング情報を取得する。連続した全てのマッピング情報に対してキャッシュヒットをしない限り、データストライスへの書き込み要求のたびに、メタストライスのマッピング情報をキャッシュに読み込む処理をすることになる。書き込み処理及び、読み込む処理が増えると、スナップショットの性能は劣化してしまう。メタ情報のキャッシュで参照の可能性の高いマッピング情報をプリフェッチすることで、キャッシュヒットする確率を向上させ、スナップショットの性能劣化を緩和する。

#### 【0037】

制御部201は、物理アドレスを閾値以上の数備え、連続した物理アドレスへのI/O要求を一括化したデータをシーケンシャルアクセスと判定する。連続した物理アドレスへのI/O要求を一括化したデータは、制御部に用いられるキャッシュページに関する情報を有している。制御部は、使用すると予想されるキャッシュページの情報をキャッシュが持っているかを判定する。制御部は、キャッシュが使用すると予想されるキャッシュページを持つていなかつた場合、先にキャッシュページをキャッシュに読み込むプリフェッチを実行する。図11は、図1と同一のものは、同一の番号を付している。図11のストレージ装置は、メタストライス202が読み込むキャッシュ領域210を有する。マスタースライス204は、チャネル0～チャネルnを備えるデータ群であり、図11は、チャネル0～チャネル8までのシーケンシャルアクセスがあった場合の例である。図11のメタストライス202が備えるマッピング情報は、キャッシュページ00～キャッシュページ08を持つ。シーケンシャルアクセスで使用されるチャネル0～チャネル5のデータは、キャッシュページ04を使用するもので、チャネル6～チャネル8のデータは、キャッシュページ05を使用するものとする。図11のキャッシュ領域210は、キャッシュページ02～キャッシュページ04までを保持しているとする。制御部201は、シーケンシャルアクセスによって、チャネル0～チャネル5にアクセスが発生した場合、次に使用されると予想されるキャッシュページ05を予めキャッシュ領域210に読み込むプリフェッチを行う。プリフェッチを行うことで、次にキャッシュ領域210で参照される可能性の高い情報をキャッシュ領域に読み込むことができ、キャッシュヒットする確率が高くなり、スナップショットの性能が向上する。また、キャッシュ領域のキャッシュページはアクセスの統計情報を取得し、使用頻度の少ないキャッシュページを削除していくようにしてもよい。

#### 【0038】

図12は、I/O要求を受領した制御部の処理の例を説明するフローチャートである。制御部201は、サーバよりI/O要求を受領する(ステップS101)。制御部201は、サーバより受領したI/O要求のデータサイズが閾値以上かを判断する(ステップS102)。制御部201は、I/O要求を分割する(ステップS103、ステップS102でYES)。制御部201は、分割されたI/O要求が書き込みを行う予定のデータが、現在使用中であるかを判断する(ステップS104、S103の処理後及びS102でNO)。制御部201は、分割されたI/O要求を後続のキューとして設定する(ステップS106)。制御部201は、ステップS106の処理が終わると、処理をS104に返す。制御部201は、マッピング情報を参照する(ステップS105、ステップS104でNO)。ステップS105は、図13のフローチャートで詳細を示す。

図13は、制御部がマッピング情報を参照する処理の例を説明するフローチャートである。制御部201は、I/O要求が書き込みを行うデータのマスタースライスのアドレスがキャッシュに含まれるかを判断する(ステップS201)。制御部201は、メタストライスからキャッシュ領域にマッピング情報を読み込む(ステップS202、ステップS201でNO)。制御部201は、I/O要求が更新するマスタースライスのアドレスに、データストライスのチャネルのアドレスが割り当てられているかを判断する(ステップS203、ステップS202の後又はステップS201でYES)。制御部201は、I/O要求のマスタースライスのアドレスをデータストライスのチャネルアドレスに変換する(ステップS204、ステップS203でYES)。制御部201は、I/O要求が使用するマスタースライスのアドレスを使用中とする(ステップS205)。制御部201は、データのコピ

10

20

30

40

50

ーに関する処理を行う（ステップS206）。ステップS206は、図14にフローチャートで詳細を示す。

#### 【0039】

図14は、データのコピーに関する処理の例を説明するフローチャートである。制御部201は、I/O要求で更新するデータが、各チャンクにおいて一部コピーかを判断する（ステップS301）。ステップS301の処理は、図8の説明に該当する。ステップS301でNOと判断されるチャンクは、図8のチャンク2のように全体を更新対象とされるチャンクであり、この場合、制御部201へのチャンク2のコピーはしなくてよい。一方、一部コピーは、図8のチャンク1, 3であり、制御部201へチャンクをコピーする。制御部201は、チャンクを制御部201に読み込む（ステップS302、ステップS301でYES）。制御部201は、図12のS103で分割したI/O要求を一括化する（ステップS303、ステップS301でNO）。ステップS303の一括化処理は、図5, 図6, 図9で説明した処理である。制御部201は、I/O要求の更新用データを制御部内で更新し、更新後のデータをメタスライス203に書き込む（ステップS304）。制御部201は、マッピング情報の書き込み処理を行う（ステップS305）。マッピングの書き込み処理は、図15で詳細に説明する。

#### 【0040】

図15は、制御部がメタスライスにメタ情報を書き込む処理を説明するフローチャートである。制御部201は、履歴情報及びプリフェッчに関する情報をメタスライス202に書き込む（ステップS401）。制御部201は、マッピング情報をメタスライス202に書き込む（ステップS402）。ステップS402の処理が終了すると、制御部201は処理を終了する。

#### 【0041】

図16は、同一のキャッシュページを保持する書き込み要求を一括化する例を説明するフローチャートである。制御部201は、キューイングされているジョブの付加情報を末尾にキューイングされているジョブからチェックする（ステップS501）。制御部201は、同一のキャッシュページを持つジョブがあるかを判断する（ステップS502）。制御部201は、同一のキャッシュページを持つジョブのうち、後続側にキューイングされているジョブの付加情報を対象にした専用の付加情報を作成する（ステップS503、ステップS502でYES）。制御部201は、同一のキャッシュページを持つジョブのうち、後続にキューイングされているジョブが実行される際に、前方にキューイングされているジョブが実行されるよう設定する（ステップS504）。制御部201は、専用の付加情報を後続にキューイングされているジョブに設定する（ステップS505）。制御部201は、非同期I/Oを実行する（ステップS506、ステップS502でNO）。制御部201は、全ジョブの付加情報を収集する（ステップS507）。制御部201は、同一のキャッシュページを保持する書き込み要求を一括化する処理を終了する。

#### 【0042】

図17は、連続した物理アドレスへの書き込み要求を一括化する例を説明するフローチャートである。制御部201は、キューイングされているジョブの付加情報を先頭にキューイングされているジョブからチェックする（ステップS601）。制御部201は、連続した物理アドレスを持つジョブがあるかを判断する（ステップS602）。制御部201は、連続した物理アドレスを持つジョブを対象にした専用の付加情報を作成する（ステップS603、ステップS602でYES）。制御部201は、連続した物理アドレスの情報を持つ先頭のジョブが実行される際に、並列して連続した物理アドレスの情報を持つ後続のジョブが実行されるよう設定する（ステップS604）。制御部201は、連続した物理アドレスの情報を持つ後続のジョブが、更に並列して実行されるジョブを保持しているかを判断する（ステップS605）。制御部201は、連続した物理アドレスの情報を持つ後続のジョブの更に後続に、並列して実行されるジョブをキューイングする（ステップS606、ステップS605でYES）。制御部201は、専用の付加情報を、連続した物理アドレスの情報を持つ先頭のジョブに設定する（ステップS607、ステップS

605でNO)。制御部201は、非同期IOを実行する(ステップS608、ステップS602でNO)。制御部201は、全ジョブの付加情報を収集する(ステップS609)。制御部201は、連続した物理アドレスへの書き込み要求を一括化する処理を終了する。

#### 【0043】

図18は、データスライスへの書き込み要求を一括処理する例を説明するフローチャートである。制御部201は、キューイングされているジョブの付加情報を先頭にキューイングされているジョブからチェックする(ステップS701)。制御部201は、同じマスタースライスのアドレスの情報を持つジョブがあるかを判断する(ステップS702)。制御部201は、同じマスタースライスのアドレスの情報を持つジョブを対象にした専用の付加情報を生成する(ステップS703、ステップS702でYES)。制御部201は、同じマスタースライスのアドレスの情報を持つジョブのうち、前方にキューイングされているジョブが実行される際に、後方にキューイングされているジョブが実行されるよう設定する(ステップS704)。制御部201は、専用の付加情報を前方にキューイングされているジョブに設定する(ステップS705)。制御部201は、非同期IOを実行する(ステップS706、ステップS702でNO)。制御部201は、全ジョブの付加情報を収集する(ステップS707)。制御部201は、データスライスへの書き込み要求を一括化する処理を終了する。

#### 【0044】

図19は、履歴情報のダウンリカバリーの例を説明するフローチャートである。制御部201は、起動するとメタスライスから履歴情報を読み込む(ステップS801)。制御部201は、履歴情報に含まれる既に書き込み済みのデータチャネル数と、更新中のメタチャネルの数の情報を取得する(ステップS802)。制御部201は、更新中のメタチャネルの数が0かどうかを判断する(ステップS803)。制御部201は、データスライスに書き込みが成功したデータのメタ情報をリストアップする(ステップS804、ステップS803でNO)。制御部201は、障害によってメタスライスに書き込みが失敗したデータを抽出する(ステップS805)。制御部201は、書き込みが失敗したデータよりも前に書き込まれたデータを、正常に書き込みが成功したデータと判断する(ステップS806)。制御部201は、正常に書き込みが成功したデータを用いて履歴情報を修復する(ステップS807)。制御部201は、S804でリストアップされたメタ情報のうち、書き込みが失敗したデータよりも後に書き込まれたメタ情報を、メタスライスから削除する(ステップS808)。制御部201は、履歴情報をメタスライスに書き込む(ステップS809)。制御部201は、既に書き込み済みのデータチャネル数の情報を取得する(ステップS810、ステップS803でYES)。

#### 【0045】

以上、説明したように、実施形態にかかる方法では、ストレージ装置の大規模化及びシステムの大規模化に伴い、マッピング情報の量が増えても、スナップショットの性能を維持することができる。

#### 【0046】

上述の実施形態に関し、さらに以下の付記を開示する。

##### (付記1)

ホストにより更新がなされる更新対象の元データを格納する第1の格納領域と、前記第1の格納領域に格納された前記更新対象の元データに対して書き込むべきデータを複数の更新データに分割することにより、連続したアドレスごとに前記複数の更新データを振り分ける制御部と、

前記制御部により振り分けられた前記複数の更新データを格納する第2の格納領域と、前記更新対象の元データの前記複数の更新データによって上書きされるべき前記第1の格納領域のアドレスである更新領域アドレスを、前記複数の更新データを格納している前記第2の格納領域のアドレスである格納先アドレスに対応付けた情報を、格納する第3の格納領域を備える、

10

20

30

40

50

ことを特徴とするストレージ制御装置。

(付記 2 )

前記更新領域アドレスと前記格納先アドレスを対応付けた情報は、前記更新領域アドレスが示す数の順に前記格納先アドレスを格納することにより示された情報であり、前記第3の格納領域及びキャッシュに保存される

ことを特徴とする付記1記載のストレージ制御装置。

(付記 3 )

前記更新領域アドレスと前記格納先アドレスを対応付けた情報を前記第3の格納領域に格納する際に、

前記制御部は、前記複数の更新データを、更に、同一のキャッシュページごとに振り分ける

ことを特徴とする付記1又は付記2記載のストレージ制御装置。

(付記 4 )

前記第3の格納領域は、前記第2の格納領域への前記複数の更新データの書き込み処理の進行具合を示す情報と、前記更新領域アドレスと前記格納アドレスを対応付けた情報である対応情報の書き込み処理の進行具合を示す情報を、履歴情報として保存しており、

前記制御部は、起動する際に前記履歴情報を参照し、前記履歴情報に、前記制御部が停止する前に前記対応情報の書き込み処理が終了していない更新データに関する情報を含まっていた場合、

前記対応情報の書き込み処理が終了していない更新データよりも先に処理されたデータを正常に実行された更新データであると判定し、前記正常に実行された更新データに関する情報を、前記履歴情報に保存し、

前記対応情報の書き込み処理が終了していない更新データからバックアップを再開することを特徴とする付記1～3のいずれかに記載のストレージ制御装置。

(付記 5 )

前記制御部は、前記複数の更新データを、シーケンシャルアクセスを行うデータか、ランダムアクセスを行うデータか判定し、

前記複数の更新データがシーケンシャルアクセスを行うデータであった場合、

前記複数の更新データが上書きする領域を指定するアドレスを含むキャッシュページの次のキャッシュページをあらかじめ前記キャッシュに保存する

ことを特徴とする付記2に記載のストレージ制御装置。

(付記 6 )

ホストにより更新がなされる更新対象の元データを第1の格納領域に格納し、前記第1の格納領域に格納された前記更新対象の元データに対して書き込むべきデータを複数の更新データに分割することにより、連続したアドレスごとに前記複数の更新データを振り分け、

振り分けられた前記複数の更新データを第2の格納領域に格納し、

前記更新対象の元データの前記複数の更新データによって上書きされるべき前記第1の格納領域のアドレスである更新領域アドレスを、前記複数の更新データを格納している前記第2の格納領域のアドレスである格納先アドレスに対応付けた情報を、第3の格納領域に格納する処理をストレージ装置に実行させる

ことを特徴とする制御プログラム。

(付記 7 )

ホストにより更新がなされる更新対象の元データを第1の格納領域に格納し、前記第1の格納領域に格納された前記更新対象の元データに対して書き込むべきデータを複数の更新データに分割することにより、連続したアドレスごとに前記複数の更新データを振り分け、

振り分けられた前記複数の更新データを第2の格納領域に格納し、

前記更新対象の元データの前記複数の更新データによって上書きされるべき前記第1の格納領域のアドレスである更新領域アドレスを、前記複数の更新データを格納している前

10

20

30

40

50

記第2の格納領域のアドレスである格納先アドレスに対応付けた情報を、第3の格納領域に格納する処理をストレージ装置に実行させる  
ことを特徴とする制御方法。

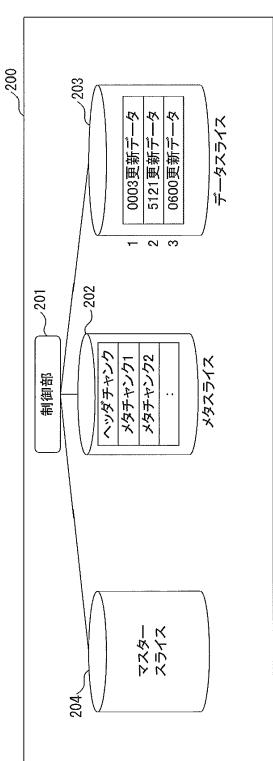
## 【符号の説明】

## 【0047】

101	制御部	10
102	マスタースライス	
103	COWスライス	
200	ストレージ装置	
201	制御部	
202	メタスライス	
203	データスライス	
204	マスタースライス	
210	キヤツシユ領域	
300	ストレージ装置	
310	制御装置	
311	管理部	
312	CPU	
313	メモリ	
314	HDD	20
315	制御部	
316	VDISK	
317	管理用DB	
320	制御装置	
321	制御部	
322	CPU	
323	メモリ	
324	VDISK	
325	HDD	
330	記憶装置	30
331a ~ 331n	LUN	
340	サーバ	
401a ~ 401b	キュー	
402a ~ 402e	ジョブ	
403a ~ 403f	付加情報	
411a ~ 411c	キュー	
412a ~ 412f	ジョブ	
413a ~ 413h	付加情報	
421a ~ 421b	キュー	
422a ~ 422e	ジョブ	40
413a ~ 413f	付加情報	

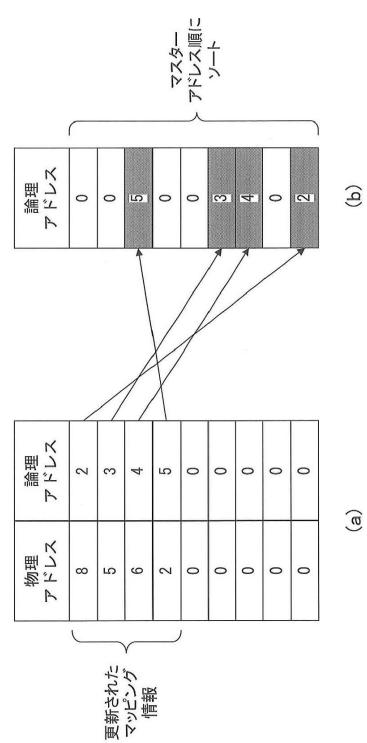
【図1】

ストレージ装置を説明する例を示す図



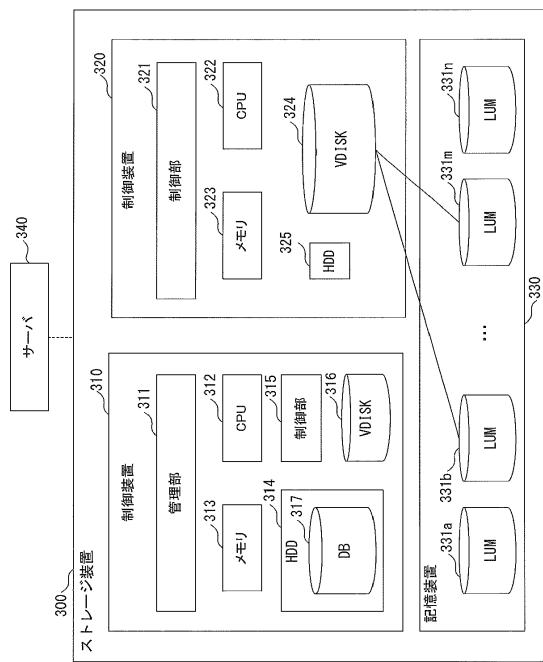
【図2】

マッピング情報の例を示す図



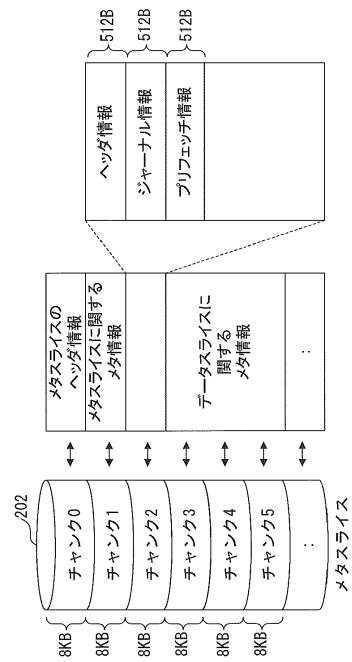
【図3】

ストレージ装置の構成の例を示す図



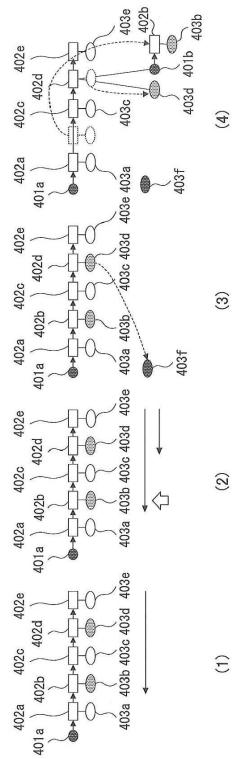
【図4】

メタスライスの例を詳細に説明した図



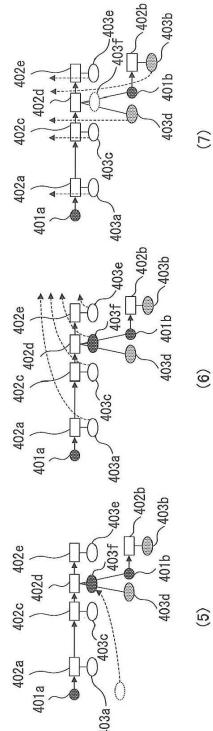
【図 5 A】

## 同一のキャッシュページを保持する書き込み要求を一括化する例を説明する図



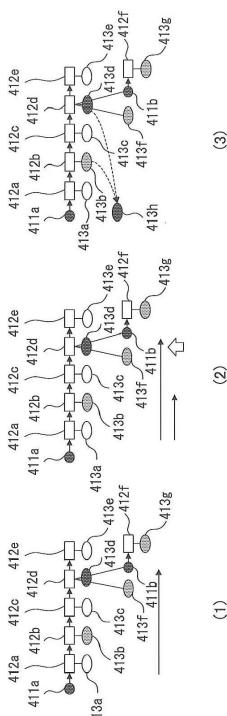
## 【図5B】

### 同一のキャッシュページを保持する書き込み要求を一括化する例を説明する図



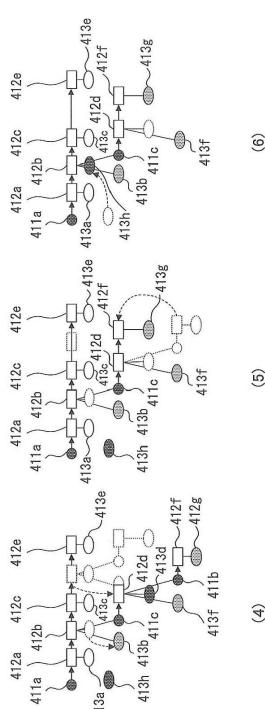
## 【図 6 A】

### 連続した物理アドレスを保持する書き込み要求を一括化する例を説明する図



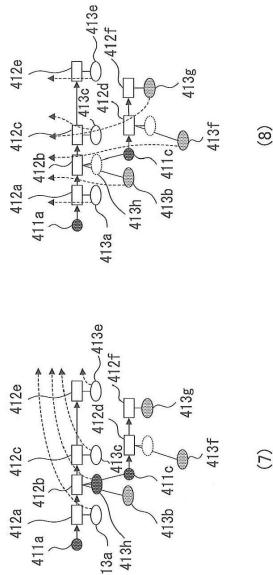
【図 6 B】

### 連続した物理アドレスを保持する書き込み要求を一括化する例を説明する図



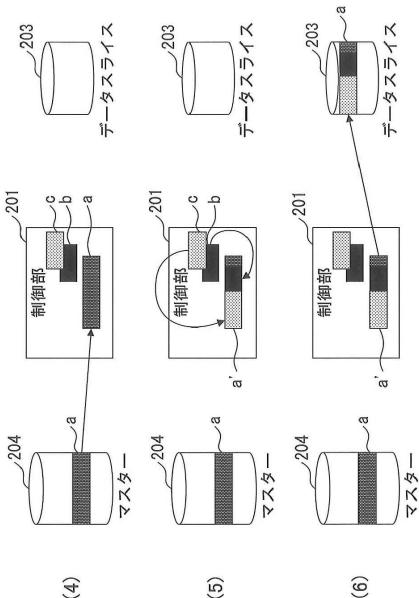
### 【図 6 C】

## 連続した物理アドレスを保持する書き込み要求を一括化する例を説明する図



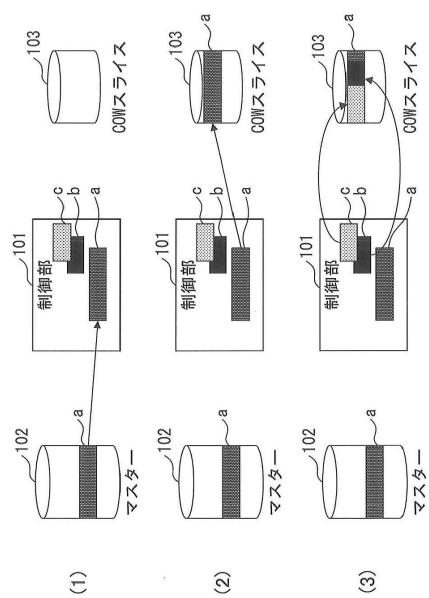
【図7B】

### スナップショットの処理の例を説明する図



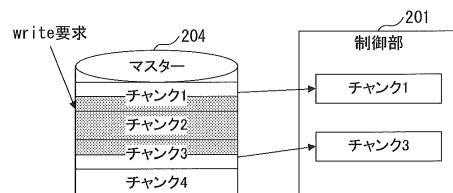
### 【図 7 A】

## スナップショットの処理の例を説明する図



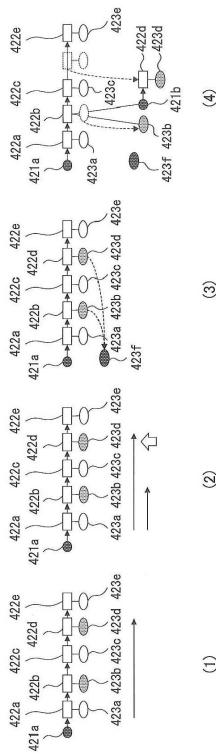
【 図 8 】

### 複数のチャンクに跨るデータの書き込み要求に関する処理の例を示す図



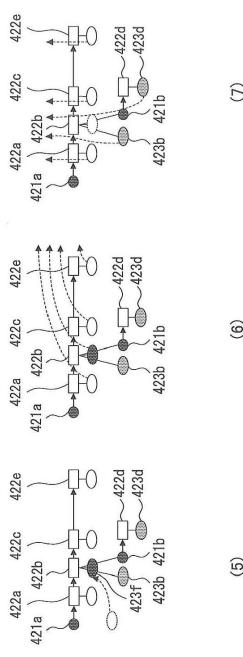
【図 9 A】

データスライスへの書き込み要求を  
一括処理する例を説明する図



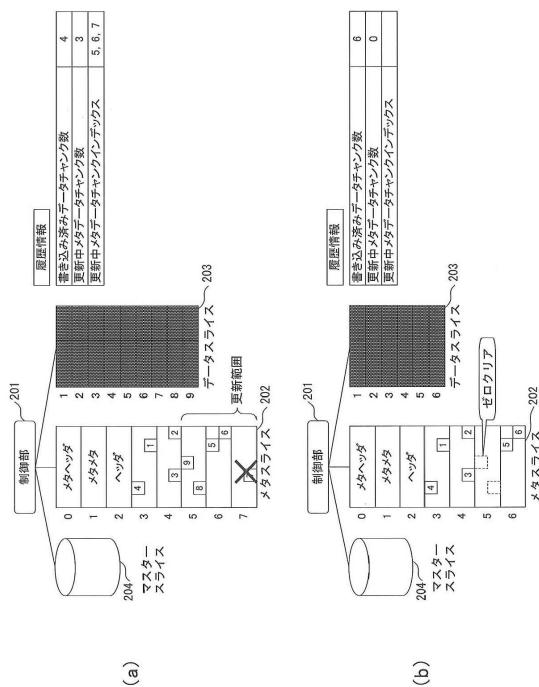
【図 9 B】

データスライスへの書き込み要求を  
一括処理する例を説明する図



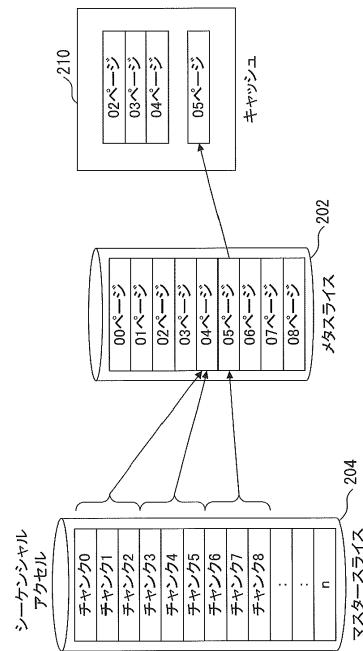
【図 10】

履歴情報のダウンリカバリーの例を示す図



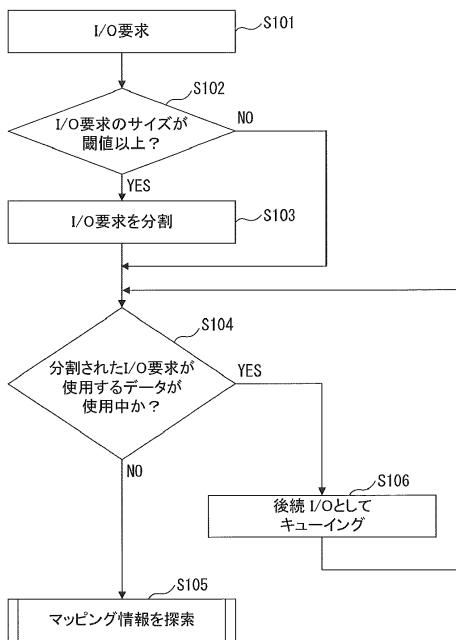
【図 11】

メタデータのプリフェッчの例を示す図



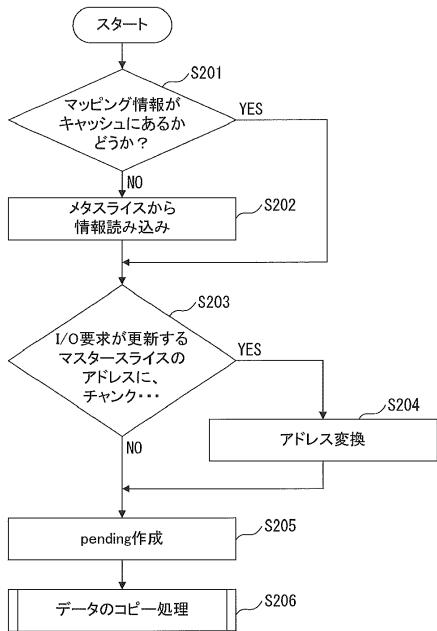
【図12】

I/O要求を受領した制御部の  
処理の例を説明するフローチャート



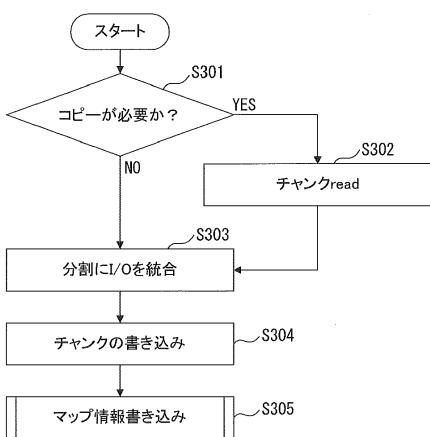
【図13】

制御部がマッピング情報を参照する  
処理の例を説明するフローチャート



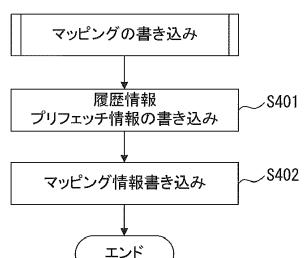
【図14】

データのコピーに関する  
処理の例を説明するフローチャート



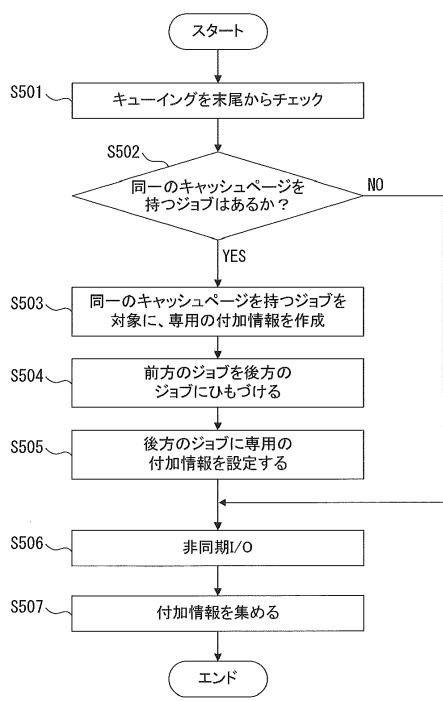
【図15】

制御部がメタスライスにメタ情報を  
書き込む処理を説明するフローチャート



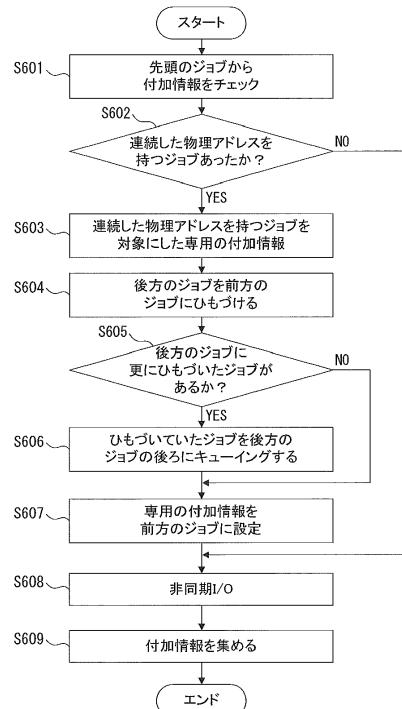
【図16】

同一のキャッシュページを保持する書き込み要求を一括化する例を説明するフローチャート



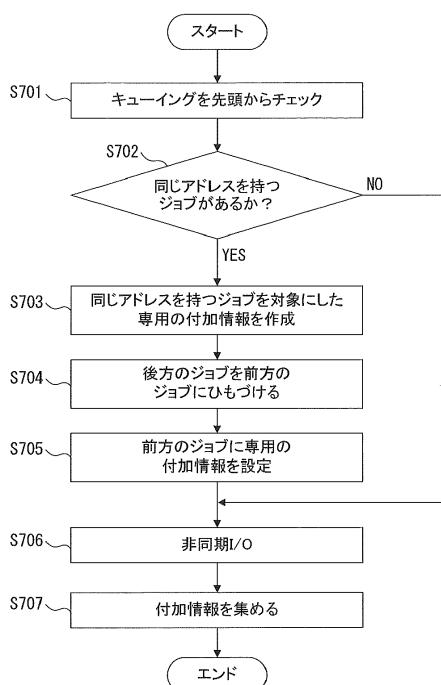
【図17】

連続した物理アドレスを保持する書き込み要求を一括化する例を説明するフローチャート



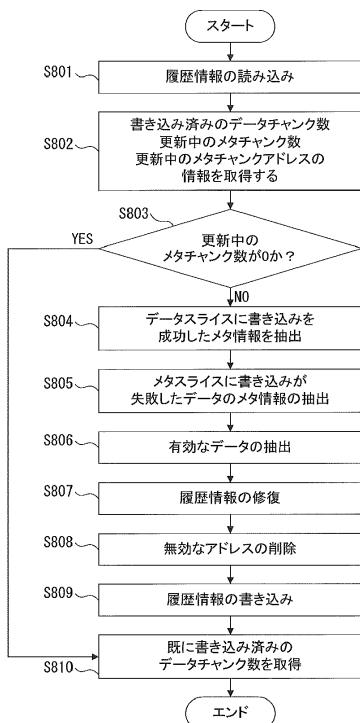
【図18】

データスライスへの書き込み要求を一括処理する例を説明するフローチャート



【図19】

履歴情報のダウンリカバリーの例を説明するフローチャート



---

フロントページの続き

(72)発明者 村山 浩  
神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

(72)発明者 小橋 一範  
神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

審査官 田中 啓介

(56)参考文献 特開2010-020570(JP, A)  
国際公開第2012/090239(WO, A1)  
特開2010-122761(JP, A)  
特表2013-504820(JP, A)

(58)調査した分野(Int.Cl., DB名)

G 06 F 3 / 06 - 3 / 08  
12 / 00、12 / 08 - 12 / 12