

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4557068号
(P4557068)

(45) 発行日 平成22年10月6日(2010.10.6)

(24) 登録日 平成22年7月30日(2010.7.30)

(51) Int.Cl.

F I

G 0 9 G 3/34 (2006.01)

G 0 9 G 3/34 C

G 0 9 G 3/20 (2006.01)

G 0 9 G 3/20 6 2 3 C

G 0 2 F 1/167 (2006.01)

G 0 9 G 3/20 6 2 3 D

G 0 9 G 3/20 6 2 4 E

G 0 9 G 3/20 6 4 1 T

請求項の数 7 (全 38 頁) 最終頁に続く

(21) 出願番号 特願2008-216246 (P2008-216246)
 (22) 出願日 平成20年8月26日(2008.8.26)
 (62) 分割の表示 特願2005-209302 (P2005-209302)
 の分割
 原出願日 平成13年6月20日(2001.6.20)
 (65) 公開番号 特開2008-304940 (P2008-304940A)
 (43) 公開日 平成20年12月18日(2008.12.18)
 審査請求日 平成20年9月19日(2008.9.19)
 (31) 優先権主張番号 特願2000-187922 (P2000-187922)
 (32) 優先日 平成12年6月22日(2000.6.22)
 (33) 優先権主張国 日本国(JP)
 (31) 優先権主張番号 特願2000-236197 (P2000-236197)
 (32) 優先日 平成12年8月3日(2000.8.3)
 (33) 優先権主張国 日本国(JP)

(73) 特許権者 000002369
 セイコーエプソン株式会社
 東京都新宿区西新宿2丁目4番1号
 (74) 代理人 100095728
 弁理士 上柳 雅誉
 (74) 代理人 100107261
 弁理士 須澤 修
 (74) 代理人 100127661
 弁理士 宮坂 一彦
 (72) 発明者 片瀬 誠
 長野県諏訪市大和3丁目3番5号 セイコ
 ーエプソン株式会社内
 審査官 西島 篤宏

最終頁に続く

(54) 【発明の名称】 電気泳動表示装置の駆動方法、駆動回路、電気泳動表示装置および電子機器

(57) 【特許請求の範囲】

【請求項1】

第1の電極と第2の電極との間に電気泳動粒子を含有する分散系を有するアクティブマトリックス形式の電気泳動表示装置の駆動方法であって、

表示階調に対応した位置へ前記電気泳動粒子を移動させるために、前記表示階調に対応した値の電圧を、前記第1の電極および前記第2の電極の間に印加する第1のステップと、

前記第1のステップの後、前記電気泳動粒子の運動に制動をかけるための制動電圧を前記第1の電極および前記第2の電極の間に印加する第2のステップと、

前記第1の電極および前記第2の電極の間の電圧を、前記電気泳動粒子が泳動しない電圧とする第3のステップと、

を有することを特徴とする電気泳動表示装置の駆動方法。

【請求項2】

請求項1に記載の電気泳動表示装置の駆動方法であって、

前記第2のステップにおける前記第1の電極の電位は、前記第1のステップにおいて前記第1の電極の電位が前記第2の電極の電位より高い場合には前記第2の電極の電位より低く、前記第1のステップにおいて前記第1の電極の電位が前記第2の電極の電位より低い場合には前記第2の電極の電位より高いことを特徴とする電気泳動表示装置の駆動方法。

【請求項3】

請求項 1 または 2 に記載の電気泳動表示装置の駆動方法であって、

前記第 2 のステップにおける前記制動電圧の値は、前記第 1 のステップにおける前記電圧の値に応じた、前記電気泳動粒子を停止させるのに必要な値であることを特徴とする電気泳動表示装置の駆動方法。

【請求項 4】

第 1 の電極と第 2 の電極との間に電気泳動粒子を含有する分散系を有するアクティブマトリックス形式の電気泳動表示装置の駆動回路であって、

前記第 1 の電極に電位を与える第 1 駆動部と、前記第 2 の電極に電位を与える第 2 駆動部とを有し、

前記第 1 駆動部および前記第 2 駆動部は、

表示階調に対応した位置へ前記電気泳動粒子を移動させるために、前記表示階調に対応した値の電圧を、前記第 1 の電極および前記第 2 の電極の間に印加する第 1 のステップと、

前記第 1 のステップの後、前記電気泳動粒子の運動に制動をかけるための制動電圧を前記第 1 の電極および前記第 2 の電極の間に印加する第 2 のステップと、

前記第 1 の電極および前記第 2 の電極の間の電圧を、前記電気泳動粒子が泳動しない電圧とする第 3 のステップと、

を実行することを特徴とする電気泳動表示装置の駆動回路。

【請求項 5】

第 1 の電極および第 2 の電極と、

前記第 1 の電極と前記第 2 の電極との間に配置された、電気泳動粒子を含有する分散系と、

を有するアクティブマトリックス形式の電気泳動表示装置であって、

表示階調に対応した位置へ前記電気泳動粒子を移動させるために、前記表示階調に対応した値の電圧が前記第 1 の電極および前記第 2 の電極の間に印加され、

前記表示階調に対応した値の電圧が印加された後、前記電気泳動粒子の運動に制動をかけるための制動電圧が前記第 1 の電極および前記第 2 の電極の間に印加され、

前記制動電圧が前記第 1 の電極および前記第 2 の電極の間に印加された後に、前記第 1 の電極および前記第 2 の電極の間の電圧が、前記電気泳動粒子が泳動しない電圧とされることを特徴とする電気泳動表示装置。

【請求項 6】

請求項 5 に記載の電気泳動表示装置であって、

前記制動電圧が印加される際の前記第 1 の電極の電位は、前記表示階調に対応した値の電圧が印加される際の前記第 1 の電極の電位が前記第 2 の電極の電位より高い場合には前記第 2 の電極の電位より低く、前記表示階調に対応した値の電圧が印加される際の前記第 1 の電極の電位が前記第 2 の電極の電位より低い場合には前記第 2 の電極の電位より高いことを特徴とする電気泳動表示装置。

【請求項 7】

請求項 5 または 6 に記載の電気泳動表示装置を表示部に備えることを特徴とする電子機器。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、電気泳動粒子を含有する分散系を有する電気泳動表示装置並びにその駆動方法、駆動回路および電子機器に関する。

【背景技術】

【0002】

非発光型の表示デバイスとして、電気泳動現象を利用した電気泳動表示装置が知られている。電気泳動現象は、液体中（分散媒）に微粒子（電気泳動粒子）を分散させた分散系に電界を印加したときに、微粒子が移動する現象である。基本的に、電気泳動表示装置は

10

20

30

40

50

、一定間隔を隔てて対向した１対の電極と、これらの電極間に封入された分散系とを有している。そして、両電極間に電位差を与えると、帯電した電気泳動粒子が、電界の方向応じてどちらか一方の電極に引き付けられることになる。ここで、分散媒を染料で染色するとともに電気泳動粒子を顔料粒子で構成すれば、観測者には、電気泳動粒子の色または染料の色が見えることになる。

【発明の開示】

【発明が解決しようとする課題】

【０００３】

しかしながら、アクティブマトリックス形式の電気泳動表示装置については、従来例がなく、その駆動方法や駆動回路については知られていない。

10

【０００４】

本発明は上述した事情に鑑みてなされたものであり、その目的は、所望の階調表示を実現する電気泳動表示装置、特に、アクティブマトリックス形式の電気泳動表示装置の駆動方法、駆動回路および電子機器を提供することにある。

【課題を解決するための手段】

【０００５】

上記目的を達成するため、本発明の電気泳動表示装置の駆動方法は、第１の電極と第２の電極との間に電気泳動粒子を含有する分散系を有するアクティブマトリックス形式の電気泳動表示装置の駆動方法であって、表示階調に対応した位置へ前記電気泳動粒子を移動させるために、前記表示階調に対応した値の電圧を、前記第１の電極および前記第２の電極の間に印加する第１のステップと、前記第１のステップの後、前記電気泳動粒子の運動に制動をかけるための制動電圧を前記第１の電極および前記第２の電極の間に印加する第２のステップと、前記第１の電極および前記第２の電極の間の電圧を、前記電気泳動粒子が泳動しない電圧とする第３のステップと、を有することを特徴とする。

20

上記電気泳動表示装置の駆動方法においては、前記第２のステップにおける前記第１の電極の電位は、前記第１のステップにおいて前記第１の電極の電位が前記第２の電極の電位より高い場合には前記第２の電極の電位より低く、前記第１のステップにおいて前記第１の電極の電位が前記第２の電極の電位より低い場合には前記第２の電極の電位より高いことが好ましい。

上記電気泳動表示装置の駆動方法においては、前記第２のステップにおける前記制動電圧の値は、前記第１のステップにおける前記電圧の値に応じた、前記電気泳動粒子を停止させるのに必要な値であることが好ましい。

30

本発明の電気泳動表示装置の駆動回路は、第１の電極と第２の電極との間に電気泳動粒子を含有する分散系を有するアクティブマトリックス形式の電気泳動表示装置の駆動回路であって、前記第１の電極に電位を与える第１駆動部と、前記第２の電極に電位を与える第２駆動部とを有し、前記第１駆動部および前記第２駆動部は、表示階調に対応した位置へ前記電気泳動粒子を移動させるために、前記表示階調に対応した値の電圧を、前記第１の電極および前記第２の電極の間に印加する第１のステップと、前記第１のステップの後、前記電気泳動粒子の運動に制動をかけるための制動電圧を前記第１の電極および前記第２の電極の間に印加する第２のステップと、前記第１の電極および前記第２の電極の間の電圧を、前記電気泳動粒子が泳動しない電圧とする第３のステップと、を実行することを特徴とする。

40

本発明の電気泳動表示装置は、第１の電極および第２の電極と、前記第１の電極と前記第２の電極との間に配置された、電気泳動粒子を含有する分散系と、を有するアクティブマトリックス形式の電気泳動表示装置であって、表示階調に対応した位置へ前記電気泳動粒子を移動させるために、前記表示階調に対応した値の電圧が前記第１の電極および前記第２の電極の間に印加され、前記表示階調に対応した値の電圧が印加された後、前記電気泳動粒子の運動に制動をかけるための制動電圧が前記第１の電極および前記第２の電極の間に印加され、前記制動電圧が前記第１の電極および前記第２の電極の間に印加された後に、前記第１の電極および前記第２の電極の間の電圧が、前記電気泳動粒子が泳動しない

50

電圧とされることを特徴とする。

上記電気泳動表示装置においては、前記制動電圧が印加される際の前記第1の電極の電位は、前記表示階調に対応した値の電圧が印加される際の前記第1の電極の電位が前記第2の電極の電位より高い場合には前記第2の電極の電位より低く、前記表示階調に対応した値の電圧が印加される際の前記第1の電極の電位が前記第2の電極の電位より低い場合には前記第2の電極の電位より高いことが好ましい。

本発明の電子機器は、上記電気泳動表示装置を表示部に備えることを特徴とする。

また、本発明の電気泳動表示装置の駆動方法の別の態様は、共通電極と、複数の画素と、各画素に接続された複数のスイッチング素子とを有し、前記複数の画素の各々が、前記スイッチング素子の1つと接続され、前記共通電極とを距離とあけて対向した画素電極と、前記共通電極と前記画素電極との間に挟まれ、電気泳動粒子を含有する分散系とを有する電気泳動装置の駆動方法であって、前記共通電極に第1電圧を印加し、所定時間で、前記画素電極および前記共通電極の間における当該画素の表示階調に対応した位置まで前記電気泳動粒子を移動させるための第2電圧の値を決定し、前記所定時間、前記第2電圧を前記スイッチング素子を介して前記画素電極に印加する書込動作を行った後、前記スイッチング素子を介して前記画素電極に前記第1電圧を印加する無バイアス動作を行うことを特徴とする。

【0006】

この発明によれば、画素電極に第2電圧を供給すると、分散系に電界が印加され、電気泳動粒子にクローン力が作用して、その空間的な状態が変化する。次に、画素電極に第1電圧を供給することによって、電極間の電位差はゼロになる。そして、スイッチング素子をオフにすると、電気泳動粒子の空間的な状態が固定され、この電気泳動粒子の空間状態によって表される表示画像が固定される。第2電圧の値を変えれば、実現する粒子の空間分布も異なる。従って、表示すべき階調に応じて第2電圧の値を設定することにより、各画素において所望の階調を表示させることができる。

【0007】

好ましい態様において、前記電圧書込動作では、前記第2電圧として、前記表示階調に応じた電圧を前記画素電極に印加するとともに、前記書込動作に先立ち、前記電気泳動粒子を初期位置に移動させるリセット電圧を前記画素電極に印加するリセット動作を行う。

【0008】

好ましい態様において、本発明に係る駆動方法は、複数のデータ線と、前記複数のデータ線と立体交差する複数の走査線と、共通電極と、前記複数のデータ線と前記複数の走査線との各交差部に対応して各々設けられ、各々一定の間隔を挟んで前記共通電極と対向する複数の画素電極と、前記複数の画素電極と前記共通電極との間に挟持され、電気泳動粒子を各々含有する複数の分散系と、前記複数のデータ線と前記複数の走査線との各交差部に対応して各々設けられ、当該交差部を通過する走査線に各々のオン/オフ切換制御端子が接続され、オン状態であるときに当該交差部を通過するデータ線を当該交差部に対応して設けられた画素電極に接続する複数のスイッチング素子とを有する電気泳動表示装置の駆動方法であって、ある時間長を持ったフィールドを利用して前記複数の走査線および前記複数のデータ線を用いた表示制御のための動作を行い、1つのフィールド内の表示制御のための動作では、前記共通電極に共通電極電圧を印加しながら、前記走査線を順次選択し、選択した走査線に対し、当該走査線に接続された全てのスイッチング素子を一括してオン状態にする電圧を印加し、前記複数の画素の各々に関し、当該画素電極および前記共通電極の間における当該画素の表示階調に対応した位置まで前記電気泳動粒子を移動させるための階調電圧の値を各々決定し、当該各階調電圧を対応する前記データ線に各々一定時間印加し、前記複数のデータ線に前記共通電極電圧を印加し、前記選択した走査線に対し、当該走査線に接続された全てのスイッチング素子を一括してオフ状態にする電圧を印加することを特徴とする。

【0009】

かかる駆動方法によれば、画像をマトリックス表示することが可能となる。しかも、画

10

20

30

40

50

素電極に共通電極電圧を印加することによって、電極間の電位差はゼロとなるので、電極間の電界が発生しない。したがって、電気泳動粒子の空間的な状態を固定し、表示画像を保持することが可能となる。また、この駆動方法では、1 水平走査線分の画素に対応した書込動作を 1 水平走査期間内に終わらせることができる。

【 0 0 1 0 】

好ましい態様においては、各々 1 つのフィールドを利用して、リセット動作と、書込動作とを交互に繰り返し、前記リセット動作を行うためのフィールドでは、前記電気泳動粒子の空間状態を初期化する電界を発生するための電圧を前記画素電圧として前記複数のデータ線に印加し、前記書込動作を行うためのフィールドでは、前記画素電圧として、目的とする表示階調に対応した階調電圧を前記複数のデータ線に印加する。この態様においては、初期化のための電圧印加および画素電圧の更新のための電圧印加の回数を減らすことができる。

10

【 0 0 1 1 】

また、別の好ましい態様では、1 つのフィールドを利用してリセット動作を行った後、後続のフィールドを利用して書込動作を繰り返し、前記リセット動作を行うためのフィールドでは、前記電気泳動粒子の空間状態を初期化する電界を発生するための電圧として前記画素電圧として前記複数のデータ線に印加し、前記書込動作を行うためのフィールドでは、前記画素電圧として、前回の書込動作により得られた表示階調に対応した階調電圧と目的とする表示階調に対応した階調電圧との差電圧を前記複数のデータ線に印加する。

20

【 0 0 1 2 】

本発明は、他の観点において、複数のデータ線と、前記複数のデータ線と立体交差する複数の走査線と、共通電極と、前記複数のデータ線と前記複数の走査線との各交差部に対応して各々設けられ、各々一定の間隔を挟んで前記共通電極と対向する複数の画素電極と、前記複数の画素電極と前記共通電極との間に挟持され、電気泳動粒子を各々含有する複数の分散系と、前記複数のデータ線と前記複数の走査線との各交差部に対応して各々設けられ、当該交差部を通過する走査線に各々のオン/オフ切換制御端子が接続され、オン状態であるときに当該交差部を通過するデータ線を当該交差部に対応して設けられた画素電極に接続する複数のスイッチング素子とを有する電気泳動表示装置の駆動回路であって、前記共通電極に共通電極電圧を印加する印加部と、前記走査線を順次選択し、選択した走査線に対し、当該走査線に接続された全てのスイッチング素子を一括してオン状態にする電圧を一定期間印加した後、前記選択した走査線に対し、当該走査線に接続された全てのスイッチング素子を一括してオフ状態にする電圧を印加する走査線駆動部と、前記複数の画素の各々に関し、当該画素電極および前記共通電極の間における当該画素の表示階調に対応した位置まで前記電気泳動粒子を移動させるための電圧の値を各々決定し、1 本の走査線が選択され、当該走査線に対し、前記スイッチング素子を一括してオン状態にする電圧が印加される期間内に当該各階調電圧に対応する前記データ線に各々一定時間印加した後、前記複数のデータ線に前記共通電極電圧を印加するデータ線駆動部と、を具備することを特徴とする電気泳動表示装置の駆動回路を提供する。

30

【 0 0 1 3 】

好ましい態様において、前記駆動回路は、1 つのフィールドを利用してリセット動作を行った後、後続のフィールドを利用して書込動作を繰り返すものであり、前記リセット動作を行うためのフィールドでは、前記データ線駆動回路は、前記電気泳動粒子の空間状態を初期化する電界を発生するための複数の画素電圧を前記複数のデータ線に印加し、前記書込動作を行うためのフィールドでは、前記データ線駆動回路は、前記画素電圧として、前回の書込動作により得られた表示階調に対応した階調電圧と目的とする表示階調に対応した階調電圧との差電圧を前記複数のデータ線に印加する。

40

【 0 0 1 4 】

また、この発明は、上述した駆動回路と、複数のデータ線と、複数の走査線と、複数のデータ線と、前記走査線と前記データ線との交差に対応して設ける各スイッチング素子と、前記スイッチング素子に接続される各画素電極を備える第 1 基板と、共通電極を備える

50

第２基板との間に、電気泳動粒子を含有する分散系を挟持してなる電気泳動パネルとを備えたことを特徴とする電気泳動表示装置およびこの電気泳動表示装置を用いた電子機器を提供する。この場合、駆動回路とスイッチング素子とを薄膜トランジスタで構成し、これらを同一の製造プロセスで形成することが好ましい。

【００１５】

なお、本発明に係る電子機器は、電気泳動装置を表示部として用いることを特徴とするものであって、例えば、電子書籍、パーソナルコンピュータ、携帯電話、電子広告掲示板、電子道路標識等がこれに該当する。

【００１６】

以上説明したように、本発明によれば、電気泳動現象を用いて所望の階調表示を実現させることができる。

【発明を実施するための最良の形態】

【００１７】

以下、本発明の実施の形態について、図面を参照して説明する。

A：第１実施形態

第１実施形態に係る電気泳動表示装置は、入力画像信号VIDに応じた画像を表示するものであり、静止画・動画のいずれにおいても表示が可能であるが、特に、静止画の表示に適している。

【００１８】

A-１：電気泳動表示装置の全体構成

本実施形態の電気泳動表示装置は、電気泳動表示パネルと周辺回路とを備えている。まず、電気泳動表示パネルの機械的な構成について説明する。図１は本発明の一実施形態に係る電気泳動表示パネルAの機械的な構成を示す分解斜視図であり、図２は、その部分断面図である。

【００１９】

図１および図２に示すように電気泳動表示パネルAは、画素電極１０４等が形成されたガラスや半導体等の素子基板１００と、平面状の共通電極２０１等が形成された対向基板２００とを有している。素子基板１００と、対向基板２００は、一定の間隙を保って、各々の電極形成面が対向するように貼り合わされている。素子基板１００と対向基板２００とに挟まれた空間は、一定の高さを持った隔壁１１０によって仕切られている。この例では、隔壁１１０は、画像の表示単位である画素を区分けするように設けられている。隔壁１１０によって仕切られた空間は分割セル１１Ｃと呼ばれ、そこには分散系１が充填されている。

【００２０】

この分散系１は、分散媒２に電気泳動粒子３を分散させたものである。分散媒２は、界面活性剤等の添加剤が必要に応じて添加されている。分散系１では、電気泳動粒子３の重力による沈降を避けるため、分散媒２の比重と電気泳動粒子３の比重は略等しくなるように選ばれている。

【００２１】

このように隔壁１１０によって、多数の分割セル１１Ｃを設けたので、電気泳動粒子３が泳動可能な領域が分割セル１１Ｃの内部に制限されることになる。分散系１には、粒子の分散が偏ったり、あるいは、複数の粒子が結合して大きな塊になる凝結が起きることがある。上述したように隔壁１１０を用いて複数の分割セル１１Ｃを形成すると、そのような現象を防ぐことができ、表示画像の品質を向上させることが可能となる。

【００２２】

電気泳動表示パネルAは、フルカラー表示が可能である。この場合には、各画素において原色（RGB）のうち１色を表示できるようにするため、分散系１としては、赤色、緑色、青色に対応する３種類が用いられる。

【００２３】

まず、赤色に対応する分散系１rは、電気泳動粒子３rとして赤色の粒子を用いると

10

20

30

40

50

もに、分散媒 2 r としてシアン色のものを用いることができる。この電気泳動粒子 3 r としては、例えば、酸化鉄を用いることができる。次に、緑色に対応する分散系 1 g は、電気泳動粒子 3 g として緑色の粒子を用いるとともに、分散媒 2 g としてマゼンタ色のものを用いることができる。この電気泳動粒子 3 g としては、例えば、コバルトグリーンの顔料粒子を用いることができる。次に、青色に対応する分散系 1 b は、電気泳動粒子 3 b として青色の粒子を用いるとともに、分散媒 2 b としてイエロー色のものを用いることができる。この電気泳動粒子 2 b としては、例えば、コバルトブルーの顔料粒子を用いることができる。

【 0 0 2 4 】

すなわち、電気泳動粒子 3 として表示色を反射するものを用いる一方、分散媒 2 として表示色を吸収する色（上述した例では補色）に対応したものを用いる。また、対向基板 2 0 0、共通電極 2 0 1 および封止材 2 0 2 の部材を用いる。よって、電気泳動粒子 3 が表示面側の電極に浮上しているのであれば、電気泳動粒子 3 によって表示色に対応する波長の光が反射され、この反射光によって観測者は色を認識する。一方、電気泳動粒子 3 が表示面と反対側の電極に沈降しているのであれば、表示色に対応する波長の光は分散媒 2 によって吸収されるため、その波長の光が観測者に届かないので観測者は色を認識できない。ところで、分散系 1 に印加する電界の方向と強度によって、電気泳動粒子 3 を分散系 1 の厚さ方向にどのように分布させるかを制御できる。したがって、電気泳動粒子 3 とその反射光を吸収する分散媒 2 と組み合わせて用いるとともに電界強度を制御することによって、電気泳動粒子 3 によって反射される光の反射強度を調整でき、この結果、観測者に到達する光の強度を変化させることができる。

【 0 0 2 5 】

次に、素子基板 1 0 0 の表面には、表示領域 A 1 と、周辺領域 A 2 とが設けられている。表示領域 A 1 は、隔壁 1 1 0 によって、仕切られており、そこには、画素電極 1 0 4 の他に、後述する走査線、データ線、およびスイッチング素子として機能する薄膜トランジスタ（Thin Film Transistor：以下、T F T と称する）が形成されるようになっている。一方、素子基板 1 0 0 の周辺領域 A 2 には、後述する走査線駆動回路、データ線駆動回路、および外部接続電極が形成されるようになっている。

【 0 0 2 6 】

図 3 は電気泳動表示装置の電気的な構成を示すブロック図である。この図に示すように電気泳動表示装置は、電気泳動表示パネル A とその周辺回路である画像信号処理回路 3 0 0 A およびタイミングジェネレータ 4 0 0 を備えている。ここで、画像信号処理回路 3 0 0 A は、入力画像信号 V I D に、電気泳動表示パネル A の電気的な特性に応じた補正処理を施して画像データ D を生成出力するとともに、この画像データ D を出力する前に、リセットデータ D rest を所定期間出力する。リセットデータ D rest は分散系 1 中を泳動している電気泳動粒子 3 を画素電極 1 0 4 側に引き寄せ、その空間的な状態を初期化するために用いられる。以下では、説明を簡略化するため分散系 1 の分散媒 2 は黒色に着色されており、電気泳動粒子 3 は酸化チタン等の白色の粒子で且つ、正に帯電しているものとする。

【 0 0 2 7 】

また、タイミングジェネレータ 4 0 0 は、画像データ D が画像信号処理回路 3 0 0 A から出力されるときのみ、走査線駆動回路 1 3 0 やデータ線駆動回路 1 4 0 A を制御するための各種タイミング信号を生成する。

【 0 0 2 8 】

素子基板 1 0 0 の表示領域 A 1 には、X 方向に沿って平行に複数本の走査線 1 0 1 が形成され、また、これと直交する Y 方向に沿って平行に複数本のデータ線 1 0 2 が形成されている。そして、これらの走査線 1 0 1 とデータ線 1 0 2 との各交点においては、T F T 1 0 3 のゲート電極が走査線 1 0 1 に接続される一方、そのソース電極がデータ線 1 0 2 に接続され、さらに、そのドレイン電極が画素電極 1 0 4 に接続されている。各画素は、画素電極 1 0 4 と、対向基板 2 0 0 に形成された共通電極 2 0 1 と、これら両電極間に挟持された分散系 1 とによって構成される（図 2 参照）。すなわち、各画素は、走査線 1 0

1 とデータ線 1 0 2 との交差に対応して、マトリクス状に配列されている。なお、走査線駆動回路 1 3 0 およびデータ線駆動回路 1 4 0 A は、T F T を用いて構成されており、画素の T F T 1 0 3 と共通の製造プロセスで形成される。これにより、集積化や製造コストの面などにおいて有利となる。

【 0 0 2 9 】

このような電気泳動表示パネル A において、ある走査線信号 Y_j がアクティブになると、当該走査線信号 Y_j が供給される j 番目の走査線 1 0 1 の T F T 1 0 3 がオン状態となり、データ線信号 X_1 、 X_2 、...、 X_n が画素電極 1 0 4 に供給される。一方、対向基板 2 0 0 の共通電極 2 0 1 には図示せぬ電源回路（印加部）から共通電極電圧 V_{com} が印加されるようになっている。これにより、画素電極 1 0 4 と共通電極 2 0 1 との間に電位差が生じ、分散系 1 の電気泳動粒子 3 が泳動して画像データ D に応じた階調の表示が各画素毎に行われることになる。

10

【 0 0 3 0 】

A - 2 : 表示原理

次に、階調表示の原理について説明する。図 4 は分割セルの構造を簡略化して示した断面図である。この例の電気泳動表示装置にあっては、まず、リセット動作が行われる。このリセット動作では、電気泳動粒子 3 が画素電極 1 0 4 側に引き寄せられる。正に帯電した電気泳動粒子 3 を用いる場合、共通電極 2 0 1 の電圧を基準として負極性の電圧が画素電極 1 0 4 に印加される。この結果、図 4 (A) に示すように電極 1 0 4 に電気泳動粒子 3 を引き寄せられる。

20

【 0 0 3 1 】

次に、図 4 (B) に示すように表示すべき階調に応じた正極性の電圧を電極間に印加する。すると、電界によって電気泳動粒子 3 は共通電極 2 0 1 側に移動する。電位差をゼロにすると、電界が作用しなくなるので、電気泳動粒子 3 は分散媒 2 の粘性抵抗によって停止する。この場合、電気泳動粒子 3 の移動速度は、電界強度、すなわち印加電圧に応じて定まるから、その移動距離は、印加電圧と印加時間に応じて定まることになる。したがって、印加時間を一定にすれば、印加電圧を調整することによって、電気泳動粒子 3 の厚さ方向の位置を制御できる。

【 0 0 3 2 】

共通電極 2 0 1 側から入射した光は電気泳動粒子 3 によって反射され、この反射光が共通電極 2 0 1 を通過して観測者の目に至る。入射光と反射光は分散媒 2 によって吸収され、その吸収の程度は光路長に比例する。したがって、観測者が認識する階調は、電気泳動粒子 3 の位置によって定まることになる。上述したように、印加時間を一定にしたとき電気泳動粒子 3 の厚さ方向の位置は、印加電圧に応じて定まるから、表示すべき階調に応じた電圧を印加すれば、所望の階調表示を得ることができる。

30

【 0 0 3 3 】

ところで、分散系 1 は多数の電気泳動粒子 3 を含んでいる。ここで、電気的特性（例えば、電荷量）や機械的特性（例えば、粒子径、重量）等の粒子特性が揃っているとすれば、総ての粒子の移動速度が一定となり、総ての電気泳動粒子 3 は同じようにふるまうことになる。

40

【 0 0 3 4 】

しかしながら、分割セルの厚さは数 μm ~ 数 $10 \mu m$ であり最大移動距離が極めて短いので、階調数を多くしようとする、微小な移動距離を制御する必要がある。このため、1 階調分の印加電圧が極めて小さくなり、階調制御が困難になる。

【 0 0 3 5 】

そこで、本実施形態では、分散系 1 内に含める多数の電気泳動粒子 3 の粒子特性にバラツキを持たせてある。粒子特性にバラツキを持たせると、ある電圧を一定時間印加したときの電気泳動粒子 3 の位置は広がりを持つ。図 5 は、電極間の電圧と階調濃度との関係の一例を示すグラフである。この例は、50 msec の印加時間で、電気泳動粒子 3 が共通電極 2 0 1 に到達する印加電圧の平均値が 5 V であり、到達するのに要する印加電圧の標

50

準偏差が 0.2 V である場合をシミュレーションしたものである。

【0036】

同図において、実線は印加電圧に対する階調特性を示しており、点線は印加電圧に対する確率密度を示している。ここで、確率密度とは、共通電極 201 に到達する電気泳動粒子 3 の個数を、平均値 5 V で正規化したものである。

【0037】

この図に示すように、印加電圧が 4.5 V 以下の場合には、電気泳動粒子 3 が殆ど共通電極 201 に到達しないが、印加電圧が 5 V の場合には、半分の電気泳動粒子 3 が共通電極 201 に到達しており、さらに印加電圧が 5.5 V 以上の場合には殆どの電気泳動粒子 3 が共通電極 201 に到達している。したがって、表示すべき階調に応じて印加電圧値を 4.5 V から 5.5 V の間で制御すれば、所望の階調表示を行うことが可能となる。

10

【0038】

A - 3 : 駆動回路

次に、走査線 101 およびデータ線 102 を駆動する駆動回路について説明する。まず、図 3 に示す走査線駆動回路 130 は、シフトレジスタ (図示略) を有しており、タイミングジェネレータ 400 からの Y クロック信号 YCK や、その反転 Y クロック YCKB に基づいて、垂直走査期間の開始でアクティブとなる Y 転送開始パルス DY を順次シフトして、走査線信号 Y1、Y2、...、Ym を生成する。これにより、図 7 に示すようにアクティブ期間 (H レベル期間) が順次シフトしていく走査線信号 Y1、Y2、...、Ym が生成され、各走査線 101 に出力される。

20

【0039】

次に、データ線駆動回路 140A について説明する。図 6 はデータ線駆動回路 140A のブロック図である。同図に示すようにデータ線駆動回路 140A は、X シフトレジスタ 141、6 ビットの画像データ D が供給されるバス BUS、スイッチ SW1 ~ SWn、第 1 ラッチ 142、第 2 ラッチ 143、選択回路 144、および D/A コンバータ 145 を備えている。

【0040】

まず、X シフトレジスタ 141 は、X クロック XCK および反転 X クロック XCKB にしたがって、X 転送開始パルス DX を順次シフトしてサンプリングパルス SR1、SR2、...、SRn (図 7 参照) を順次生成するようになっている。

30

【0041】

次に、バス BUS は、スイッチ SW1 ~ SWn を介して第 1 ラッチ群 142 の各ラッチに接続されており、スイッチ SW1 ~ SWn の各制御入力端子には、サンプリングパルス SR1、SR2、...、SRn が供給されるようになっている。また、あるスイッチ SWj は、6 ビットの画像データ D に対応して 6 個で 1 組の構成となっている。したがって、サンプリングパルス SR1、SR2、...、SRn に各々同期して、画像データ D が第 1 ラッチ 142 に同時に取りこまれることになる。

【0042】

次に、第 1 ラッチ 142 は、スイッチ SW1 ~ SWn から供給される画像データ D をラッチし、点順次画像データ Da1 ~ Dan として出力する。また、第 2 ラッチ 143 は、第 1 ラッチ 142 の各点順次画像データ Da1 ~ Dan をラッチパルス LAT によってラッチする。ここで、ラッチパルス LAT は 1 水平走査期間毎にアクティブとなる信号である。したがって、この第 2 ラッチ 143 は、点順次画像データ Da1 ~ Dan から線順次画像データ Db1 ~ Dbn を生成する。

40

【0043】

次に、選択回路 144 には、画像信号処理回路 300A で生成される共通電圧データ Dcom とタイミングジェネレータ 400 で生成される無バイアスタイミング信号 Cb とが供給されている。ここで、共通電圧データ Dcom は共通電極 201 に給電される電圧値 (例えば、接地レベル) を指示するデータである。また、無バイアスタイミング信号 Cb は、図 7 に示すように 1 水平走査期間中の途中からその終了までの期間においてアクティブ (

50

Hレベル)となる信号である。選択回路144は、無バイアスタイミング信号Cbがアクティブの期間に共通電圧データDcomを選択する一方、これが非アクティブの期間に線順次画像データDb1~Dbnを選択して図7に示すデータDc1~Dcnを出力する。

【0044】

D/Aコンバータ145は、6ビットのデータDc1~Dcnをデジタル信号からアナログ信号に変換して、データ線信号X1~Xnとして各々生成し、これを各データ線102に供給している。

【0045】

A-4:電気泳動表示装置の動作

次に、電気泳動表示装置の動作について説明する。図8は画像信号処理回路300Aの出力データを示すタイミングチャートである。この図を参照しつつ、動作の概要を説明する。

10

【0046】

まず、時刻t0において、電気泳動表示装置の電源がオフ状態からオン状態に切り替わると、画像信号処理回路300A、タイミングジェネレータ400および電気泳動表示パネルAに電源が給電される。そして、所定期間が経過し回路動作が安定した時刻t1において、画像信号処理回路300Aは、リセットデータDrestを1フィールド期間出力する。このリセット期間Trにあっては、表示原理で説明したように、電気泳動粒子3が画素電極104側に引き寄せられ、その空間的な状態が初期化される。詳細は後述するが、データ線駆動回路140Aが、リセットデータDrestのデータ値に応じたりセット電圧Vrestを各データ線102に出力する一方、走査線駆動回路130が各走査線101を順次選択することにより、画素電極104に電圧が供給され、すべての画素電極104と共通電極201の間にリセット電圧Vrestが印加されることになる。

20

【0047】

次に、時刻t2に至ると、書込期間Twが開始する。この書込期間Twにあっては、画像信号処理回路300Aは1フィールド期間にわたって画像データDを出力する。各画素電極104には表示すべき階調に対応した階調電圧Vが書き込まれ、1枚の表示画面が完成することになる。

【0048】

次に、時刻t3から時刻t4までの保持期間Thは、直前の書込期間Twで書き込まれた画像を保持する期間であり、その長さは任意に設定できる。当該期間において、画像信号処理回路300Aは動作を停止しデータを出力せず、また、画素電極104と共通電極201との間には、電界が発生しないようになっている。電気泳動粒子3は、電界がなければ空間的な状態に変化がない。したがって当該期間にあっては、静止画像が表示されることになる。

30

【0049】

次に、時刻t4から時刻t6は画像を書き換えるための期間であり、時刻t1から時刻t3までの期間と同様に、リセット動作と書き込み動作が行われる。これにより、表示画面の更新を行うことができる。

【0050】

40

(1)リセット動作

次に、リセット動作について詳細に説明する。図9はリセット動作における電気泳動表示装置のタイミングチャートである。上述したようにリセット期間Trにあっては、リセットデータDrestがデータ線駆動回路140Aに供給される。また、無バイアスタイミング信号Cbは図9に示すように非アクティブ(Lレベル)となるので、データ線信号X1~Xnの電圧はリセット電圧Vrestとなる。

【0051】

この例では、電気泳動粒子3に正電荷が帯電しているため、リセット電圧Vrestは共通電極電圧Vcomを中心として負極性の値を取る。ここで、走査線信号Y1がアクティブ(Hレベル)になると、第1行目のTF T103がオン状態となり、リセット電圧Vrestが

50

各画素電極 104 に書き込まれる。以後、第 2 行目、第 3 行目、...、第 m 行目の各画素電極 104 にリセット電圧 V_{rest} が印加される。例えば、時刻 t_x において走査線信号 Y_1 がアクティブから非アクティブに変化すると、第 1 行目の各 TFT 103 がオフ状態になり、画素電極 104 とデータ線 102 とが切断される。しかしながら、画素電極 104、分散系 1、および共通電極 201 によって画素容量が形成されているから、TFT 103 がオフ状態になっても第 1 行目の画素電極 104 と共通電極 201 間ではリセット電圧 V_{rest} が維持される。こうして電極間にリセット電圧 V_{rest} が印加されると、分散系 1 中の電気泳動粒子 3 が画素電極 104 に引き寄せられ、その空間的な状態が初期化される。

【0052】

(2) 書込動作

次に、書込動作について詳細に説明する。図 10 は書込動作における電気泳動表示装置のタイミングチャートである。ここでは、 i 行 (i 番目の走査線)・ j 列 (j 番目のデータ線) の画素における書込動作を説明するが、他の画素においても同様の書き込みがなされることは勿論である。なお、以下の説明では、 i 行 j 列の画素を P_{ij} と、画素 P_{ij} に表示すべき階調を示す階調電圧を V_{ij} と、また、画素 P_{ij} の輝度を I_{ij} と表すことにする。

【0053】

各データ線信号 $X_1 \sim X_n$ は、図 7 に示すデータ $D_{c1} \sim D_{cn}$ を D/A 変換して生成されるので、 j 番目のデータ線 102 に供給されるデータ線信号 X_j の電圧は、図 10 に示すように、時刻 T_1 から時刻 T_2 まで階調電圧印加期間 T_v において階調電圧 V_{ij} となる一方、時刻 T_2 から時刻 T_3 までの無バイアス期間 T_b において共通電極電圧 V_{com} となる。

【0054】

また、 i 番目の走査線 101 に供給される走査線信号 Y_i は、 i 番目の水平走査期間においてアクティブとなり、この間、画素 P_{ij} を構成する TFT 103 はオン状態となる。そして、 i 番目の水平走査期間のうち時刻 T_1 から時刻 T_2 までの期間は、画素 P_{ij} の画素電極 104 にデータ線信号 X_j (すなわち、階調電圧 V_{ij}) が印加され、時刻 T_2 から時刻 T_3 までの期間は共通電極電圧 V_{com} が印加される。

【0055】

次に、画素 P_{ij} における電気泳動粒子 3 の挙動について考察する。この書込動作の前には上述したリセット動作が行われているから、時刻 T_1 において、画素 P_{ij} の電気泳動粒子 3 は画素電極 104 側に総て位置している。このとき、画素電極 104 に階調電圧 V_{ij} が印加されると、画素電極 104 から共通電極 201 へ向けて電界が付与される。したがって、時刻 T_1 から電気泳動粒子 3 は移動を開始する。

【0056】

ここで、 i 行 j 列の画素 P_{ij} における輝度 I_{ij} はその画素 P_{ij} における電気泳動粒子の平均的な移動量により決定される。この例の電気泳動粒子 3 は白色であり分散媒 2 は黒色であるから、電気泳動粒子 3 が共通電極 201 に近づくほど、画素 P_{ij} の輝度 I_{ij} は高くなる。したがって、図に示すように輝度 I_{ij} は、時刻 T_1 から次第に高くなる。

【0057】

ところで、画素 P_{ij} は、画素電極 104 と共通電極 201 との間に分散系 1 を挟持して構成されているので、電極面積、電極間の距離、および分散系 1 の誘電率に応じた画素容量を有する。

【0058】

したがって、TFT 103 をオフ状態にして画素電極 104 への電荷の供給を停止したとしても、画素容量には電荷が蓄積されているので、両電極間には一定の電界が継続して発生することになる。電界が付与される限り電気泳動粒子 3 は共通電極 201 に向けて泳動を続けるので、電界の発生を停止する期間、換言すれば、画素容量に蓄積されている電荷を取り去る工程が必要となる。無バイアス期間 T_b はこのために設けられたものである。

【0059】

10

20

30

40

50

無バイアス期間 T_b にあっては、共通電極電圧 V_{com} が画素電極 104 に印加されるので、時刻 T_2 において画素電極 104 と共通電極 201 が等電位になる。このため、時刻 T_2 から電気泳動粒子 3 には電界が作用しなくなる。ここで、分散媒 2 の粘性抵抗がある程度大きいとすれば、電気泳動粒子 3 は外力が作用しなくなる時刻 T_2 において泳動を停止する。この結果、輝度 I_{ij} は図に示すように時刻 T_2 から一定の値を取ることになる。なお、分散媒 2 の粘性抵抗が小さい場合には電界が作用しなくなっても電気泳動粒子 3 が惰性で泳動した後に停止するが、そのような場合には、画像信号処理回路 300A において、惰性による泳動を見込んで補正した画像データ D を生成するようになっている。

【0060】

この書込動作にあっては、まず、画素 P_{ij} の画素電極 104 に電荷を供給し、電極間に階調電圧 V_{ij} を印加し、電気泳動粒子 3 を表示すべき階調に応じた距離だけ移動させた後、画素電極 104 に電荷を供給し、共通電極電圧 V_{com} を印加し、電気泳動粒子 3 の泳動を停止させるので、画素 P_{ij} の輝度 I_{ij} を表示すべき階調に応じたものとして行うことができる。なお、この例では、電気泳動粒子 3 の泳動を停止させるために共通電極電圧 V_{com} を印加したが、完全に共通電極電圧 V_{com} と一致する電圧を印加する必要はなく、電気泳動粒子 3 の泳動を停止させることができる電圧であればよい。電気泳動粒子 3 は粘性抵抗に打ち勝たなければ泳動できないので、分散媒 2 の粘性抵抗などが大きい場合には、印加電圧が共通電極電圧 V_{com} と多少相違してもよい。

【0061】

(3) 保持動作

次に、保持動作について説明する。図 7 において、時刻 T_3 に至ると、全ての走査線信号 Y_i が非アクティブになるので、全ての画素 P_{ij} の $TFT103$ はオフ状態となる。上述したように無バイアス期間 T_b において画素電極 104 には共通電極電圧 V_{com} が印加されるから電極間に電界が発生しないことになる。

【0062】

したがって、新たに画素電極 104 に電圧を印加しない限り、分散系 1 には電界が付与されない。この結果、分散系 1 中の電気泳動粒子 3 の空間的な状態は保持されることになり、これにより、表示画像の内容を保持することができる。このような保持期間 T_h にあっては、画素電極 104 に電圧を印加する必要がないので、走査線信号 $Y_1 \sim Y_m$ を生成する必要もなければ、データ線信号 $X_1 \sim X_n$ を生成する必要もない。このため、当該期間にあっては、以下に述べる各種の方法で消費電力を削減できる。

【0063】

第 1 の方法は、電気泳動表示装置自体の主電源をオフ状態にすることである。これにより、電気泳動表示パネル A や周辺回路たる画像信号処理回路 300A およびタイミングジェネレータ 400 は動作を停止することになり、一切電力を消費しないことになる。

【0064】

第 2 の方法は、電気泳動表示パネル A への給電を停止することである。これにより、電気泳動表示パネル A で消費される電力を削減することができる。

【0065】

第 3 の方法は、Y クロック YCK および反転 Y クロック $YCKB$ と、X クロック XCK および反転 X クロック $XCKB$ とを、走査線駆動回路 130 およびデータ線駆動回路 140A へ供給するのを停止することである。上述したように走査線駆動回路 130 およびデータ線駆動回路 140A は相補型の TFT で構成されているため、電流が流れるときだけ、換言すれば、論理レベルの反転があるときに限り電力を消費する。したがって、クロックの供給を停止することによって消費電力を削減することが可能となる。

【0066】

(4) 書換動作

次に、表示画面の内容を書き換える書換動作について説明する。書換動作にあっては、以下に述べる各種の態様がある。

【0067】

まず、第 1 の態様では、上述したリセット動作を行って各行毎に順次初期化を行い、次に、上述した書込動作を行って各行毎に順次、画素電極 104 に電荷を供給し、階調電圧と共通電極電圧 V_{com} とを印加する。これにより、画面全体を書き換えることが可能となる。

【0068】

次に、第 2 の態様では、書き換えが必要となるラインに限って、リセット動作と書込動作を行う。ここでは、一例として第 j 番目と第 $j + 1$ 番目のラインを書き換える場合について説明する。図 11 は第 2 の態様に係るリセット動作を説明するためのタイミングチャートである。まず、リセット期間 T_r にあつては、画像信号処理回路 300A がリセットデータ D_{rest} を出力する。また、当該期間において走査線駆動回路 130 は、図に示すように走査線信号 Y_1 、...、 Y_j 、 Y_{j+1} 、...、 Y_m を順次出力する。

10

【0069】

一方、無バイアスタイミング信号 C_b は、書き換えるべき走査線 101 を選択する期間にのみ L レベルとなる。この例では、 j 番目と $j + 1$ 番目のラインを書き換えるので、走査線信号 Y_j 、 Y_{j+1} がアクティブとなる期間中に無バイアスタイミング信号 C_b は L レベル（非アクティブ）となる。上述したように選択回路 144（図 6 参照）は無バイアスタイミング信号 C_b が H レベル（アクティブ）のときに共通電圧データ D_{com} を出力する一方、その論理レベルが L レベルのときに第 2 ラッチ 143 の出力データ $D_{b1} \sim D_{bn}$ を出力する。換言すれば、 j 番目と $j + 1$ 番目の走査線 101 を選択する期間にあつては、総てのデータ線 102 にリセット電圧 V_{rest} が供給される一方、他の走査線 101 の選択期間にあつては、総てのデータ線 102 に共通電極電圧 V_{com} が供給される。

20

【0070】

したがって、図 11 に示すように第 1 行～第 $j - 1$ 行目と第 $j + 2 \sim$ 第 m 行の画素電極 104 には共通電極電圧 V_{com} が供給される一方、第 j 行および第 $j + 1$ 行の画素電極 104 には、リセット電圧 V_{rest} が供給される。したがって、第 j 行および第 $j + 1$ 行の画素にあつては、電気泳動粒子 3 の空間的な状態が初期化されることになる。一方、共通電極電圧 V_{com} が画素電極 104 に書き込まれても電界は発生しないので、第 1 行～第 $j - 1$ 行目と第 $j + 2 \sim$ 第 m 行の画素では電気泳動粒子 3 の空間的な状態は変化しない。次に、書込動作にあつては、画像信号処理回路 300A が書き換えるべきラインについてのみ画像データ D を出力し、他のラインについては共通電圧データ D_{com} を出力し、図 7 に示す通常の書込動作と同様に書き込みを行う。これにより、第 j 行と第 $j + 1$ 行に限って書き換えを行うことができる。

30

【0071】

次に、第 3 の態様では、書き換えるべき複数のラインを同時にリセットして、この後、通常の書込動作によって書き換えを行う。第 2 の態様では、第 j 行の次に第 $j + 1$ 行をリセットするといったように、行毎に順次リセット動作を行ったが、書き換えるべき複数の走査線 101 を同時に選択できる走査線駆動回路を用いれば、同時にリセットを行うことが可能である。例えば、図 12 に示すように、走査線信号 Y_j 、 Y_{j+1} のみを同時にアクティブにして、データ線 102 にリセット電圧 V_{rest} を供給すれば、図 13 に示すように書き換えるべき j 番目と $j + 1$ 番目のラインを同時にリセットすることができることは勿論である。また、書込動作にあつては、画像信号処理回路 300A が書き換えるべきラインについてのみ画像データ D を出力し、他のラインについては共通電圧データ D_{com} を出力し、図 7 に示す通常の書込動作と同様に書き込みを行う。これにより、第 j 行と第 $j + 1$ 行に限って書き換えを行うことができる。

40

【0072】

次に、第 4 の態様では、書き換えるべき領域を同時にリセットして、その後、当該領域の画素電極 104 に新たな階調電圧を印加する。ここでは、図 14 に示すように書き換えるべき領域 R が、 a 番目の行から b 番目の行まで、かつ、 c 番目の列から d 番目の列までにある場合を想定する。

【0073】

50

まず、走査線駆動回路としては、第3の態様と同様に書き換えるべき複数の走査線101を同時に選択できるものを用いる。次に、画像信号処理回路300Aは、1ライン分のデータとして、第1番目から第c-1番目までは共通電圧データDcomを、第c番目から第d番目まではリセットデータDrestを、第d+1番目から第n番目までは共通電圧データDcomを出力する。また、無バイアスタイミング信号Cbは非アクティブとしておく。これにより、所定の水平走査期間において、データ線信号X1~Xc-1、およびXd+1~Xnを共通電極電圧Vcomにする一方、データ線信号Xc~Xdをリセット電圧Vrestにすることができる。そして、当該水平走査期間において、走査線信号Ya~Ybのみをアクティブとすることにより、領域Rをリセットすることができる。

【0074】

10

次に、書込動作において、画像信号処理回路300Aは、領域Rに対応する画素電極に画像データDを出力する一方、他の画素電極には共通電圧データDcomを出力する。これにより、領域Rについてのみ書き換えを行うことができる。

次に、第5の態様では総ての画素を同時にリセットして、この後、通常の手書き動作を行って書き換えを実行する。図15は、第5の態様に係る電気泳動パネルBのブロック図である。この電気泳動パネルBは、各列毎にTF T105が設けられている点、および走査線駆動回路130Bが総ての走査線信号Y1~Ymを同時にアクティブとできるようになっている点を除いて、図3に示す電気泳動パネルAと同様に構成されている。

【0075】

20

図15において、各TF T105のソース電極にはリセット電圧Vrestが給電され、そのゲート電極にはリセットタイミング信号Crが供給され、さらにそのドレイン電極は各データ線102に接続されている。ここで、リセットタイミング信号Crは、所定のリセット期間Trにおいてのみアクティブとなる信号であり、タイミングジェネレータ400で生成されるようになっている。そして、このリセットタイミング信号Crがアクティブになると、総てのTF T105が同時にオン状態となって、リセット電圧Vrestが各データ線102に供給される。一方、走査線駆動回路130Bは、リセットタイミング信号Crがアクティブになると、総ての走査線信号Y1~Ymを同時にアクティブにする。したがって、リセットタイミング信号Crのアクティブ期間に、総ての画素電極104にリセット電圧Vrestが印加される。これにより、総ての画素が同時にリセットされる。

【0076】

30

なお、この場合にTF T105の各ソース電極を接地しておき、共通電極電圧Vcomとして接地電位を基準として初期化するのに十分な正極性の電圧を印加するようにしてもよい。すなわち、画素電極104と共通電極201とのうちいずれか一方の電位を基準として、他方の電極に初期化するのに十分な電圧を印加すればよい。なお、共通電極201を分割して複数の分割電極（例えば、上半分と下半分）を設けておき、書き換えるべき画像領域が属する分割電極に初期化するための電圧を印加するようにしてもよい。

【0077】

B：第2実施形態

上記の実施形態では、画面を書き換える際には、図16(A)に示されるリセット動作を行った後、同図の(B)で示されるような書き込み動作を行い、表示画面を更新していた。この場合、電気泳動粒子3の空間的な状態は一旦、初期化される。例えば、分散媒2が黒色に着色されており、電気泳動粒子3が白色であるとすれば、表示を更新する際に、画面全体が暗転（黒）することになる。人の視覚は短時間の変化を検知することができないので、リセット動作に要する期間が短ければ、次々と画面を更新することによって、動画を表示することも可能である。

40

【0078】

しかしながら、分散系1の物理的な性質によっては、リセット動作に長い時間を必要とし、電気泳動粒子3の初期化に伴う輝度変化が検知されることもある。そこで、このような不都合を解消するために、次に表示すべき階調に対応する電気泳動粒子の平均位置と、現在表示中の階調に対応する電気泳動粒子の平均位置との差分に相当する電圧を、両電

50

極間に一定時間、印加しても良い。例えば、現在の階調が50%であり、これを75%の階調に変化させる場合を想定する。図16(B)に示すように電気泳動粒子3の平均的な位置が分散系1の厚さ方向の約1/2にあると、表示階調は50%になる。この階調を75%に変化させるためには、図16(C)に示すように電気泳動粒子3の平均的な位置を厚さ方向に約3/4まで移動させる必要がある。そこで、次に表示すべき階調と現在の階調との差分に応じた電圧を画素電極104に給電して電気泳動粒子3を所定位置まで移動させる。これにより、リセット動作を行うことなく、表示画面の更新が可能となり、動画を容易に表示することができる。

【0079】

B-1：画像信号処理回路

10

次に、画像信号処理回路301Aについて説明する。図17は画像信号処理回路301Aの構成を示すブロック図である。この図に示すように、画像信号処理回路301Aは、A/D変換器310、補正部320、演算部330、選択部340を備えている。外部から供給される画像信号VIDはA/D変換器310を介して入力画像データDinとして補正部320に供給される。補正部320は、ROM等を有しており、入力画像データDinにガンマ補正等の補正処理を施して画像データDvを生成し演算部330に出力する。

【0080】

次に、演算部330は、メモリ331と減算器332と備えている。画像データDvは減算器332の一方の入力端子とメモリ331に供給される。メモリ331は、奇数フィールドで書込動作を行う一方、偶数フィールドで読出動作を行う第1フィールドメモリ331Aと、奇数フィールドで読出動作を行う一方、偶数フィールドで書込動作を行う第2フィールドメモリ331Bとを備えている。このメモリ331によって画像データDvは1フィールド遅延され、遅延画像データDv'として減算器332の他方の入力端子に供給される。

20

【0081】

次に、減算器332は、画像データDvから遅延画像データDv'を減算して差分画像データDdを生成し、これを選択部340に出力する。選択部340は、リセット期間TrにおいてリセットデータDrestを選択する一方、書込期間Twにあっては、差分画像データDdを出力する。なお、最初のフィールドにあっては、遅延画像データDv'が存在しないので、減算器332の他方の入力端子には、データ値が「0」となるダミーデータが供給されるようになっている。したがって、最初のフィールドでは画像データDvが差分画像データDdとして出力される。

30

【0082】

ここで、遅延画像データDv'を現在の表示階調とすれば、画像データDvは次に表示すべき階調に相当する。したがって、差分画像データDdは現在の階調と次に表示すべき階調の差分に相当するデータとなる。

【0083】

本実施形態の駆動回路およびデータ線回路の構成は第1実施形態と同様のため、説明を省略する。

40

【0084】

B-2：第2実施形態における全体動作

次に、第2実施形態における、電気泳動表示装置の動作について説明する。図18は画像信号処理回路301Aの出力データを示すタイミングチャートである。この図を参照しつつ、動作の概要を説明する。

【0085】

まず、時刻t0において、電気泳動表示装置の電源がオフ状態からオン状態に切り替わると、画像信号処理回路301A、タイミングジェネレータ400および電気泳動表示パネルAに電源が給電される。そして、所定期間が経過し回路動作が安定した時刻t1において、画像信号処理回路301Aは、リセットデータDrestを1フィールド期間出力する

50

。このリセット期間 T_r にあつては、表示原理で説明したように、電気泳動粒子 3 が画素電極 104 側に引き寄せられ、その空間的な状態が初期化される。詳細は後述するが、データ線駆動回路 140A が、リセットデータ D_{rest} のデータ値に応じたりセット電圧 V_{rest} を各データ線 102 に出力する一方、走査線駆動回路 130 が各走査線 101 を順次選択することにより、総ての画素電極 104 にリセット電圧 V_{rest} が印加される。

【0086】

次に、時刻 t_2 に至ると、書込期間 T_w が開始する。この書込期間 T_w にあつては、画像信号処理回路 301A は差分画像データ D_d を出力する。これにより、各画素電極 104 には表示中の階調と次に表示すべき階調との差に応じた差分階調電圧 V_d が書き込まれる。ただし、最初のフィールド（時刻 t_2 から時刻 t_3 まで）にあつては、画像データ D_v が差分画像データ D_d としてデータ線駆動回路 140A に供給されるから、表示すべき階調に応じた電圧が各画素電極 104 に書き込まれることになる。もっとも、リセット動作によって、表示階調は 0%（あるいは 100%）になっているから、基本的な機能に着目すれば、最初のフィールドにあつても、表示中の階調と次に表示すべき階調との差分に応じた差分階調電圧 V_d を印加しているといえる。

【0087】

このようにして、最初のフィールドで画像が表示されると、次のフィールドでは、差分の階調に対応する電圧が印加され、さらに以後のフィールドでも差分の階調に対応する電圧が印加される。例えば、ある画素に対応する階調電圧 V が、第 1 フィールド F_1 から第 7 フィールド F_7 までの期間において図 19 (A) に示すように v_1 、 v_2 、...、 v_7 といったように変化するとすれば、差分階調電圧 V_d は、同図 (B) に示す V_{d1} 、 V_{d2} 、...、 V_{d7} となる。

【0088】

次に、時刻 t_5 以降の保持期間 T_h は、直前の書込期間 T_w で書き込まれた画像を保持する期間であり、その長さは任意に設定できる。当該期間において、画像信号処理回路 301A は動作を停止しデータを出しせず、また、画素電極 104 と共通電極 201 との間には、電界が発生しないようになっている。電気泳動粒子 3 は、電界がなければ空間的な状態に変化がない。したがって当該期間にあつては、静止画像が表示されることになる。

【0089】

B - 2 : 書き込み動作

次に、書込動作について詳細に説明する。図 20 は書込動作における電気泳動表示装置のタイミングチャートである。ここでは、 i 行（ i 番目の走査線）・ j 列（ j 番目のデータ線）の画素における書込動作を説明するが、他の画素においても同様の書き込みがなされることは勿論である。なお、以下の説明では、 i 行 j 列の画素を P_{ij} と、画素 P_{ij} に表示すべき階調を示す差分階調電圧を V_{dij} と、また、画素 P_{ij} の輝度を I_{ij} と表すことにする。また、この例では、直前のフィールドにおいて画素 P_{ij} は 100% の階調レベルを表示したものとす。くわえて、表示階調を 0%（総ての電気泳動粒子 3 が画素電極 104 側にある）から、100%（総ての電気泳動粒子 3 が共通電極 201 側にある）へ変化させる場合に、共通電極電圧 V_{com} を基準としたときに必要な電圧を $+V_{100}$ 、また、表示階調を 100% から 0% へ変化させる場合に必要な電圧を $-V_{100}$ と表すことにする。

【0090】

各データ線信号 $X_1 \sim X_n$ は、図 7 (P) ~ (R) に示すデータ $D_{c1} \sim D_{cn}$ を D/A 変換して生成されるので、 j 番目のデータ線 102 に供給されるデータ線信号 X_j の電圧は、図 20 に示すように、時刻 T_1 から時刻 T_2 までの差分電圧印加期間 T_{dv} において差分階調電圧 V_{dij} となる。一方、時刻 T_2 から時刻 T_3 までの無バイアス期間 T_b において共通電極電圧 V_{com} となる。ここで、現在のフィールドで表示すべき階調が 50% であるとすれば、直前のフィールドの階調と較べて 50% 減っているのので、差分階調電圧 V_{dij} の値は、同図に実線で示すように $-V_{50}$ となる。また、例えば、現在のフィールドで表示すべき階調が 0% であるとすれば、同図に一点鎖線で示すように $-V_{100}$ となる

10

20

30

40

50

。

【0091】

C：第3実施形態

次に、第3実施形態に係る電気泳動表示装置について説明する。第1実施形態の電気泳動表示装置にあっては、画素電極104に階調電圧を印加して、表示すべき階調に応じた距離だけ電気泳動粒子3を移動させた後、画素電極104に共通電極電圧 V_{com} を印加して電気泳動粒子3にクローン力を作用させないようにした。また、分散媒2の粘性抵抗が小さい場合には、共通電極電圧 V_{com} を印加した後も電気泳動粒子3が惰性で泳動するため、画像信号処理回路300Aにおいて、惰性による泳動を見込んで画像データDを生成していた。

10

【0092】

しかしながら、分散媒2の粘性抵抗の値によっては、電気泳動粒子3の運動をとめさせるのに長時間を要する場合もある。上述した例では電気泳動粒子3が画素電極104から共通電極201に向けて泳動するから、粘性抵抗が極端に小さいと表示画面が次第に明るくなり、やがてある明るさに落ち着くことになる。

【0093】

第3実施形態は、このような表示画面の明るさの変動を防止できる電気泳動表示装置を提供するものであり、画像信号処理回路300Aの替わりに画像信号処理回路300Bを用いる点、データ線駆動回路140Aの替わりにデータ線駆動回路140Bを用いる点を除いて、図3に示す第1実施形態の電気泳動表示装置と同様に構成されている。

20

【0094】

C-1：画像信号処理回路

まず、画像信号処理回路300Bについて説明する。図21は画像信号処理回路300Bのブロック図であり、図22はその出力データのタイミングチャートである。

【0095】

図21に示すように画像信号処理回路300Bは、A/D変換器310、補正部320、制動電圧データ生成部330、および選択部340を備えている。外部から供給される画像信号VIDはA/D変換器310を介して入力画像データD_{in}として補正部320に供給される。補正部320は、ROM等を有しており、入力画像データD_{in}にガンマ補正等の補正処理を施して画像データDを生成する。

30

【0096】

制動電圧データ生成部330は、その内部に制動電圧データD_sのデータ値を画像データDの取り得るデータ値と対応付けて記憶するテーブルを有しており、画像データDをアドレスとして当該テーブルにアクセスして制動電圧データD_sを得るようになっている。なお、テーブルは、RAMやROM等の記憶回路によって構成されている。

【0097】

ここで、制動電圧データD_sは、後述する制動電圧V_sに対応するものであり、電気泳動粒子3の運動を減衰させるために用いられる。上述したように、分散系1に電界を付与することを停止しても、電気泳動粒子3は惰性による運動を続けるが、この運動の方向と逆向きの力を付与すれば電気泳動粒子3の運動を減衰させその泳動を停止させることができる。電気泳動粒子3は、当初、階調電圧に応じた電界によって泳動しているから、その運動を減衰させるには、第1に逆向きの電界を印加する必要があるが、第2にその電界強度は、電気泳動粒子3の運動エネルギー、換言すれば階調電圧Vに応じて定まることになる。そこで、本実施形態にあっては、分散媒2の粘性抵抗等を考慮して、画像データDの値に応じた制動電圧データD_sをテーブルに予め記憶しておき読み出すようにしている。

40

【0098】

次に、選択部340は、図22に示すようにリセット期間T_rにおいてはリセットデータD_{rest}を出力する一方、書込期間においては、画像データDと制動電圧データD_sを多重した多重データD_mを出力する。画像データDが6ビット、制動電圧データD_sが6ビットであるとすれば、多重データD_mは12ビットのデータであり、MSBから6ビット

50

が画像データD、LSBから6ビットが制動電圧データDsとなる。

【0099】

C-2: データ線駆動回路

次に、データ線駆動回路140Bについて説明する。図23はデータ線駆動回路140Bのブロック図である。第2実施形態のデータ線駆動回路140Bは、第1ラッチ142Bおよび第2ラッチ143Bが12ビットのデータをラッチする点、選択回路144の替わりに選択回路144Bを用いる点を除いて、第1実施形態のデータ線駆動回路140Aと同様に構成されている。

【0100】

第1ラッチ142Bは、12ビットの多重データDmをラッチして点順次画像データDa1~Danを生成し、第2ラッチ143Bは点順次画像データDa1~Danを線順次画像データDb1~Dbnに変換している。もっとも、リセット期間Trに供給されるリセットデータDrestについては、6ビットのままで線順次画像データDb1~Dbnにしている。

【0101】

次に、図24は、選択回路144Bの詳細な構成を示すブロック図であり、図25はそのタイミングチャートである。図24に示すように選択回路144Bは、n個の選択ユニットU1~Unを備えており、各選択ユニットU1~Unは、無バイアスタイミング信号Cbおよび制動タイミング信号Csに基づいて、共通電圧データDcomと多重データDmを構成する画像データDおよび制動電圧データDsとの中から、必要なデータを選択して出力するようになっている。ここで、無バイアスタイミング信号Cbは、上述した第1実施形態と同様に、共通電圧データDcomを選択する期間においてのみアクティブ(Hレベル)となる一方、制動タイミング信号Csは制動電圧データDsを選択する期間にのみアクティブ(Hレベル)となる。

【0102】

選択回路144Bは、両信号がともに非アクティブ(Lレベル)のとき、画像データDを選択出力し、さらに制動タイミング信号Csがアクティブのとき制動電圧データDsを選択出力し、くわえて無バイアスタイミング信号Cbがアクティブのとき共通電圧データDcomを選択出力する。

【0103】

例えば、図25に示すように、ある水平走査期間において、i番目の選択ユニットUiにi番目の線順次画像データDbiとして多重データDmiが供給されたとする。この場合、選択回路144Bには、多重データDmiの上位ビットから構成される画像データDiと下位ビットから構成される制動電圧データDsiが供給されることになる。階調電圧印加期間Tvにあっては、制動タイミング信号Csと無バイアスタイミング信号Cbがともに非アクティブであるから、画像データDiが選択され、制動電圧印加期間Tsにあっては制動タイミング信号Csがアクティブとなるから制動電圧データDsiが選択され、さらに、無バイアス期間Tbにあっては、無バイアスタイミング信号Cbがアクティブとなるから共通電圧データDcomが選択されることになる。

【0104】

このようにして選択されたデータは、図23に示すD/Aコンバータ145に供給され、データ線信号X1~Xnとして各データ線101に出力されることになる。

【0105】

C-3: 電気泳動表示装置の動作

次に、第3実施形態に係る電気泳動表示装置の動作について説明する。この電気泳動表示装置は、リセット動作 書込動作 保持動作 書換動作(リセット動作および書込動作)といった順に動作する点では、図8を参照して説明した第1実施形態の電気泳動表示装置と同様である。ただし、書込動作(書換動作中のものを含む)中に、画素電極104に電荷を供給し制動電圧を電極間に印加する工程が加えられている点で相違する。以下、相違点である書込動作の詳細について説明する。

10

20

30

40

50

【 0 1 0 6 】

図 2 6 は書込動作における電気泳動表示装置のタイミングチャートである。ここでは、 i 行 j 列の画素 P_{ij} における書込動作を説明するが、他の画素においても同様の書き込みがなされることは勿論である。

【 0 1 0 7 】

j 番目のデータ線 1 0 2 に供給されるデータ線信号 X_j の電圧は、図 2 6 に示すように、時刻 T_1 から時刻 T_2 まで階調電圧印加期間 T_v において階調電圧 V_{ij} となり、時刻 T_2 から時刻 T_3 までの制動電圧印加期間 T_s において制動電圧 V_s となり、さらに時刻 T_3 から時刻 T_4 までの無バイアス期間 T_b において共通電極電圧 V_{com} となる。

【 0 1 0 8 】

また、 i 番目の走査線 1 0 1 に供給される走査線信号 Y_i は i 番目の水平走査期間においてアクティブとなる。このため、画素 P_{ij} を構成する TFT_{103} は当該水平走査期間においてオン状態となり、画素 P_{ij} の画素電極 1 0 4 には、時刻 T_1 から時刻 T_4 までのデータ線信号 X_j が取り込まれることになる。すなわち、この例ではある走査線のある選択期間において、画素電極 1 0 4 に電荷を供給して、電極間に階調電圧 V_{ij} を印加してから、共通電極電圧 V_{com} を印加するまでの動作が終了する。

【 0 1 0 9 】

次に、画素 P_{ij} における電気泳動粒子 3 の挙動について考察する。この書込動作の前にはリセット動作が行われているから、時刻 T_1 において、画素 P_{ij} の電気泳動粒子 3 は画素電極 1 0 4 側に総て位置している。このとき、画素電極 1 0 4 に階調電圧 V_{ij} が印加されると、画素電極 1 0 4 から共通電極 2 0 1 へ向けて電界が付与される。したがって、時刻 T_1 から電気泳動粒子 3 は移動を開始し、輝度 I_{ij} は次第に高くなる。

【 0 1 1 0 】

そして、時刻 T_2 に至ると、画素電極 1 0 4 に制動電圧 V_s が印加される。制動電圧 V_s の値は、直前に印加される階調電圧 V_{ij} の値に応じて設定されており、また、共通電極電圧 V_{com} を基準として負極性のものである。これは、階調電圧印加期間 T_v において、電気泳動粒子 3 には画素電極 1 0 4 から共通電極 2 0 1 へ向けてのクローン力が作用していたので、これを打ち消す方向に電界を付与する必要があるからである。

【 0 1 1 1 】

この制動電圧 V_s は、いわばブレーキとして電気泳動粒子 3 に作用するものであり、運動方向とは逆方向のクローン力を電気泳動粒子 3 に付与する。これにより、停電圧印加期間 T_s の終了時刻 T_3 までに電気泳動粒子 3 は泳動を停止することとなる。

【 0 1 1 2 】

そして、時刻 T_3 に至ると、画素電極 1 0 4 には共通電極電圧 V_{com} が印加される。すると、画素電極 1 0 4 と共通電極 2 0 1 との電圧が一致して、画素容量に蓄積されていた電荷を放電させることができる。これにより、 TFT_{103} をオフ状態にしても画素 P_{ij} には電界が全く発生しないことになるので、電気泳動粒子 3 の空間的な状態を保持することができる。

【 0 1 1 3 】

このように本実施形態の書込動作にあつては、まず、画素 P_{ij} の画素電極 1 0 4 に階調電圧 V_{ij} を印加することにより電気泳動粒子 3 を移動させ、さらに、制動電圧 V_s を印加することによって、電気泳動粒子 3 の運動を減衰させて停止させるので、分散媒 2 の粘性抵抗が小さい場合であっても、電気泳動粒子 3 の惰性による泳動距離を短くすることができる。この結果、輝度の変化がない安定した画像を短時間で表示させることが可能となる。

【 0 1 1 4 】

D : 第 4 実施形態

上記の実施形態においては、階調電圧を印加していたが、その代わりに差分階調電圧を印加しても良い。以下に詳しく説明する。

【 0 1 1 5 】

D - 1 : 画像信号処理回路

まず、画像信号処理回路 301B について説明する。図 27 は画像信号処理回路 301B のブロック図である。

【0116】

制動電圧データ生成部 350 は、その内部に制動電圧データ D_s のデータ値を差分画像データ D_d の取り得るデータ値と対応付けて記憶するテーブルを有しており、差分画像データ D_d をアドレスとして当該テーブルにアクセスして制動電圧データ D_{ds} を得ようになっている。なお、テーブルは、RAM や ROM 等の記憶回路によって構成されている。

【0117】

ここで、制動電圧データ D_{ds} は、後述する制動電圧 V_{ds} に対応するものであり、電気泳動粒子 3 の運動を減衰させるために用いられる。上述したように、分散系 1 に電界を付与することを停止しても、電気泳動粒子 3 は慣性による運動を続けるが、この運動の方向と逆向きの力を付与すれば電気泳動粒子 3 の運動を減衰させその泳動を停止させることができる。電気泳動粒子 3 は、当初、差分階調電圧 V_d に応じた電界によって与えられるクローン力によって泳動しているから、その運動を減衰させるには、第 1 に逆向きの電界を印加する必要がある。第 2 にその電界強度は、電気泳動粒子 3 の運動エネルギー、換言すれば差分階調電圧 V_d に応じて定まることになる。そこで、本実施形態にあっては、分散媒 2 の粘性抵抗等を考慮して、差分画像データ D_d の値に応じた制動電圧データ D_{ds} をテーブルに予め記憶しておき読み出すようにしている。

【0118】

データ線駆動回路、選択回路は第 2 実施形態を同様のため、説明を省略する。

【0119】

D - 2 : 電気泳動装置の動作

次に、第 4 実施形態に係る電気泳動表示装置の動作について説明する。

図 28 は書込動作における電気泳動表示装置のタイミングチャートである。ここでは、 i 行 j 列の画素 P_{ij} における書込動作を説明するが、他の画素においても同様の書き込みがなされることは勿論である。また、この例では、直前のフィールドにおいて画素 P_{ij} は 100% の階調レベルを表示したものとする。

j 番目のデータ線 102 に供給されるデータ線信号 X_j の電圧は、図 28 に示すように、時刻 T_1 から時刻 T_2 までの差分階調電圧印加期間 T_{dv} において差分階調電圧 V_{dij} となる。例えば、現在のフィールドで表示すべき階調が 50% であるとすれば、直前のフィールドの階調と較べて 50% 減っているため、差分階調電圧 V_{dij} の値は、同図に実線で示すように $-V_{50}$ となる。また、例えば、現在のフィールドで表示すべき階調が 0% であるとすれば、同図に一点鎖線で示すように $-V_{100}$ となる。次に、時刻 T_2 から時刻 T_3 までの制動電圧印加期間 T_s においてデータ線信号 X_j の電圧は制動電圧 V_{dsij} となる。ここで、制動電圧 V_{dsij} の値は、差分階調電圧 V_{dij} の値に応じて定まる。さらに時刻 T_3 から時刻 T_4 までの無バイアス期間 T_{db} においてデータ線信号 X_j の電圧は共通電極電圧 V_{com} となる。

【0120】

E : 第 5 実施形態

E - 1 : 表示装置

第 1 実施形態の電気泳動表示装置にあっては、1 水平走査期間内に階調電圧印加期間 T_v と無バイアス期間 T_b を設けて、電気泳動粒子 3 の移動と停止とを完結させていた。

【0121】

これに対して第 5 実施形態に係る電気泳動表示装置では、フィールド期間単位の階調電圧印加期間 T_{vf} と無バイアス期間 T_{bf} とを設けている。この電気泳動表示装置の構成は、図 3 に示す第 1 実施形態と同様であり、無バイアスタイミング信号 C_b のアクティブ期間が異なる。

【0122】

E - 2 : 全体動作

図 29 は、電気泳動表示装置の全体動作を示すタイミングチャートである。この図に示すように画像信号処理回路 300A は、リセット期間 T_r にリセットデータ D_{rest} を出力する。当該期間にあっては、電気泳動粒子 3 が画素電極 104 側に引き寄せられ、その空間的な状態が初期化される。

【0123】

次に、書込期間は 1 フィールド単位の階調電圧印加期間 T_{vf} と無バイアス期間 T_{bf} とで構成される。階調電圧印加期間 T_{vf} にあっては、画像信号処理回路 300A から出力された画像データ D に基づいて、各画素電極 104 に階調電圧が印加される。ただし、当該期間において無バイアスタイミング信号 C_b は非アクティブのままである。したがって、当該期間において共通電極電圧 V_{com} が各画素電極 104 に印加されることはない。

10

【0124】

一方、無バイアス期間 T_{bf} にあっては、画像信号処理回路 300A からデータが供給されないが、無バイアスタイミング信号 C_b がアクティブとなるので、当該期間にあっては、総てのデータ線 102 に共通電極電圧 V_{com} が供給されることになる。したがって、各画素電極 104 に共通電極電圧 V_{com} が印加される。すなわち、この例にあっては、ある走査線のある選択期間において、画素電極 104 に階調電圧 V を印加し、当該走査線が次に選択されるまでの期間、階調電圧 V を保持し、当該走査線の次の選択期間において共通電極電圧 V_{com} を画素電極 104 に印加する。

【0125】

20

次に、保持期間 T_h にあっては、画素電極 104 と共通電極 201 との間に、電界を発生させないようにしており、直前の書込期間で書き込まれた画像が保持される。

【0126】

そして、書換期間にあっては、最初の画像表示と同様に、リセット 階調電圧の印加無バイアス（共通電極電圧の印加）といった一連の処理が行われることになる。

【0127】

E - 3 : 書き込み動作

図 30 は書込動作における電気泳動表示装置のタイミングチャートである。ここでは、 i 行 j 列の画素 P_{ij} における書込動作を説明するが、他の画素においても同様の書き込みがなされることは勿論である。

30

【0128】

j 番目のデータ線 102 に供給されるデータ線信号 X_j の電圧は、図 30 に示すように、階調電圧印加期間 T_{vf} にあっては、1 水平走査期間毎に変化する。そして、 i 番目の水平走査期間においてデータ線信号 X_j は階調電圧 V_{ij} となる。このとき、走査線信号 Y_i がアクティブ（H レベル）となるから、階調電圧 V_{ij} が画素 P_{ij} の画素電極 104 に書き込まれる。これにより、画素電極 104 の電圧は、時刻 T_1 においてリセット電圧 V_{rest} から階調電圧 V_{ij} に遷移して、分散系 1 に階調に応じた電界が印加されることになる。

【0129】

また、時刻 T_2 において、走査線信号 Y_i が非アクティブ（L レベル）になると、画素 P_{ij} の TFT_{103} はオフ状態になるが、画素容量には電荷が蓄積されているため、画素電極 104 の電圧は階調電圧 V_{ij} を維持する。

40

【0130】

そして、無バイアス期間 T_{bf} の i 番目の水平走査期間において、走査線信号 Y_i がアクティブになると、共通電極電圧 V_{com} が画素電極 104 に印加される。これにより、画素電極 104 の電圧は、時刻 T_4 に至ると、共通電極電圧 V_{com} と一致することになる。

【0131】

E - 4 : 電気泳動粒子の挙動

次に、画素 P_{ij} における電気泳動粒子 3 の挙動について考察する。この書込動作の前にはリセット動作が行われているから、時刻 T_0 において、画素 P_{ij} の電気泳動粒子 3 は画素電極 104 側に総て位置している。時刻 T_1 において、画素電極 104 に階調電圧 V_{ij}

50

が印加されると、画素電極 104 から共通電極 201 へ向けて電界が付与される。したがって、時刻 T_1 から電気泳動粒子 3 は移動を開始し、輝度 I_{ij} は次第に高くなる。

【0132】

この階調電圧 V_{ij} に応じた電界は、時刻 T_1 から時刻 T_4 までの 1 フィールド期間中印加される。したがって、当該期間において電気泳動粒子 3 が画素電極 104 へ向けて移動することになる。すなわち、第 1 実施形態にあっては、1 水平期間中の所定期間に階調電圧 V_{ij} を印加したが、第 3 実施形態では 1 フィールド期間にわたって階調電圧 V_{ij} を印加している。電気泳動粒子 3 の移動量は、表示原理でも説明したように、分散系 1 に付与する電界の強さと印加時間に応じて定まる。この例では、1 フィールドという長時間に亘って電界を印加するから、弱い電界を印加しても所望の輝度 I_{ij} を得ることができる。したがって、本実施形態によればデータ線信号 $X_1 \sim X_n$ を低電圧で駆動することが可能となる。

10

【0133】

F：第 6 実施形態

さらに、上記実施形態においては、階調電圧を印加していたが、それに代わって差分階調電圧を印加しても良い。

【0134】

F-1：表示装置

図 31 は、電気泳動表示装置の全体動作を示すタイミングチャートである。この図に示すように画像信号処理回路 301A は、リセット期間 T_r にリセットデータ D_{rest} を出力する。当該期間にあっては、電気泳動粒子 3 が画素電極 104 側に引き寄せられ、その空間的な状態が初期化される。

20

【0135】

次に、書込期間 T_w は複数の単位期間を備えており、1 つの単位期間は 1 フィールド単位の差分階調電圧印加期間 T_{dvf} と無バイアス期間 T_{dbf} との組で構成される。差分階調電圧印加期間 T_{dvf} にあっては、画像信号処理回路 301A から出力された差分画像データ D_d に基づいて、各画素電極 104 に差分階調電圧 V_d が印加される。ただし、当該期間において無バイアスタイミング信号 C_b は非アクティブのままである。したがって、当該期間において共通電極電圧 V_{com} が各画素電極 104 に印加されることはない。

【0136】

30

一方、無バイアス期間 T_{dbf} にあっては、画像信号処理回路 301A からデータが供給されないが、無バイアスタイミング信号 C_b がアクティブとなるので、当該期間にあっては、総てのデータ線 102 に共通電極電圧 V_{com} が供給されることになる。したがって、各画素電極 104 に共通電極電圧 V_{com} が書き込まれる。すなわち、この例にあっては、ある走査線のある選択期間において、画素電極 104 に差分階調電圧 V_d を印加し、当該走査線が次に選択されるまでの期間、差分階調電圧 V_d を保持し、当該走査線の次の選択期間において共通電極電圧 V_{com} を画素電極 104 に印加する。

【0137】

次に、保持期間 T_h にあっては、画素電極 104 と共通電極 201 との間に、電界を発生させないようにしており、直前の書込期間で書き込まれた画像が保持される。

40

【0138】

F-2：書き込み動作

図 32 は書込動作における電気泳動表示装置のタイミングチャートである。ここでは、 i 行 j 列の画素 P_{ij} における書込動作を説明するが、他の画素においても同様の書き込みがなされることは勿論である。また、この例では、画素 P_{ij} における直前の単位期間の階調が 10% であり、現在の単位期間で 50% の階調を表示させるものとする。

【0139】

j 番目のデータ線 102 に供給されるデータ線信号 X_j の電圧は、図 32 に示すように、差分階調電圧印加期間 T_{dvf} において、1 水平走査期間毎に変化する。そして、 i 番目の水平走査期間においてデータ線信号 X_j は差分階調電圧 V_{dij} となる。このとき、走

50

査線信号 Y_i がアクティブ（Hレベル）となるから、差分階調電圧 V_{dij} が画素 P_{ij} の画素電極 104 に印加される。これにより、両極間の電圧は、時刻 T_1 において、差分階調電圧 V_{dij} となり、分散系 1 に差分階調に応じた電界が印加されることになる。

【0140】

また、時刻 T_2 において、走査線信号 Y_i が非アクティブ（Lレベル）になると、画素 P_{ij} の TFT 103 はオフ状態になるが、画素容量には電荷が蓄積されているため、電極間の電圧は差分階調電圧 V_{dij} を維持する。

【0141】

そして、無バイアス期間 T_{dbf} の i 番目の水平走査期間において、走査線信号 Y_i がアクティブになると、共通電極電圧 V_{com} が画素電極 104 に印加される。これにより、画素電極 104 の電位は、時刻 T_4 に至ると、共通電極電圧 V_{com} と一致することになる。

10

【0142】

G：第7実施形態

G-1：表示装置

第3実施形態の電気泳動表示装置にあっては、1水平走査期間内に階調電圧印加期間 T_v 、制動電圧印加期間 T_s 、および無バイアス期間 T_b を設けて、電気泳動粒子 3 の移動と停止とを完結させていた。

【0143】

これに対して第7実施形態に係る電気泳動表示装置では、フィールド単位の階調電圧印加期間 T_{vf} 、制動電圧印加期間 T_{sf} 、および無バイアス期間 T_{bf} とを設けている。この電気泳動表示装置の構成は、第1実施形態と同様であるが、無バイアスタイミング信号 C_b のアクティブ期間が異なる。

20

【0144】

G-2：全体動作

図33は、電気泳動表示装置の全体動作を示すタイミングチャートである。この図に示すように画像信号処理回路 300A は、リセット期間 T_r にリセットデータ D_{rest} を出力する。当該期間にあっては、電気泳動粒子 3 が画素電極 104 側に引き寄せられ、その空間的な状態が初期化される。

【0145】

次に、書込期間は1フィールド単位の階調電圧印加期間 T_{vf} 、制動電圧印加期間 T_{sf} 、および無バイアス期間 T_{bf} とで構成される。階調電圧印加期間 T_{vf} と制動電圧印加期間 T_{sf} とにあっては、画像信号処理回路 300A から出力された画像データ D と制動電圧データ D_s とに基づいて、各画素電極 104 に階調電圧 V と制動電圧 V_s とが各々書き込まれる。ただし、これらの期間において無バイアスタイミング信号 C_b は非アクティブのままである。したがって、これらの期間において共通電極電圧 V_{com} が各画素電極 104 に印加されることはない。

30

【0146】

一方、無バイアス期間 T_{bf} にあっては、画像信号処理回路 300A からデータが供給されないが、無バイアスタイミング信号 C_b がアクティブとなるので、当該期間にあっては、総てのデータ線 102 に共通電極電圧 V_{com} が供給されることになる。したがって、各画素電極 104 に共通電極電圧 V_{com} が印加される。すなわち、この例にあっては、ある走査線のある選択期間において、画素電極 104 に階調電圧 V を書き込み、当該走査線が次に選択されるまでの期間、階調電圧 V を保持し、当該走査線の次の選択期間において画素電極 104 に制動電圧 V_s を印加し、当該走査線がその次に選択されるまでの期間、制動電圧 V_s を保持し、当該走査線がその次に選択される期間において共通電極電圧 V_{com} を画素電極 V_{com} を印加する。

40

【0147】

次に、保持期間 T_h にあっては、画素電極 104 と共通電極 201 との間に、電界を発生させないようにしており、直前の書込期間で書き込まれた画像が保持される。

50

【 0 1 4 8 】

そして、書換期間にあっては、最初の画像表示と同様に、リセット 階調電圧の印加 制動電圧の印加 無バイアス（共通電極電圧の印加）といった一連の処理が行われることになる。

【 0 1 4 9 】

G - 3 : 書き込み動作

次に、第 4 実施形態に係る電気泳動表示装置の書込動作（書換動作中のものを含む）について詳細に説明する。図 3 4 は書込動作における電気泳動表示装置のタイミングチャートである。ここでは、 i 行 j 列の画素 P_{ij} における書込動作を説明するが、他の画素においても同様の書き込みがなされることは勿論である。

10

【 0 1 5 0 】

図 3 4 に示すように、階調電圧印加期間 T_{vf} の i 番目の水平走査期間においてデータ線信号 X_j は階調電圧 V_{ij} となる。このとき、走査線信号 Y_i がアクティブ（H レベル）となるから、階調電圧 V_{ij} が画素 P_{ij} の画素電極 1 0 4 に書き込まれる。これにより、画素電極 1 0 4 の電圧は、時刻 T_1 においてリセット電圧 V_{rest} から階調電圧 V_{ij} に遷移して、分散系 1 に階調に応じた電界が印加されることになる。

【 0 1 5 1 】

また、時刻 T_2 において、走査線信号 Y_i が非アクティブ（L レベル）になると、画素 P_{ij} の TFT_{103} はオフ状態になるが、画素容量には電荷が蓄積されているため、画素電極 1 0 4 の電圧は階調電圧 V_{ij} を維持する。

20

【 0 1 5 2 】

次に、制動電圧印加期間 T_{sf} の i 番目の水平走査期間において、走査線信号 Y_i がアクティブになると、階調電圧 V_{ij} に応じた制動電圧 V_{sij} が画素電極 1 0 4 に印加される。これにより、画素電極 1 0 4 の電圧は、時刻 T_4 に至ると、制動電圧 V_{sij} と一致することになる。

【 0 1 5 3 】

さらに、1 フィールド期間が経過すると、無バイアス期間 T_{bf} の i 番目の水平走査期間において、走査線信号 Y_i がアクティブになると、共通電極電圧 V_{com} が画素電極 1 0 4 に印加される。これにより、画素電極 1 0 4 の電位は、時刻 T_4 に至ると、共通電極電位 V_{com} と一致することになる。

30

【 0 1 5 4 】

G - 4 : 電気泳動粒子の挙動

次に、画素 P_{ij} における電気泳動粒子 3 の挙動について考察する。書込動作前にリセット動作が行われているから、時刻 T_0 において、画素 P_{ij} の電気泳動粒子 3 は画素電極 1 0 4 側に総て位置している。時刻 T_1 において、画素電極 1 0 4 に階調電圧 V_{ij} が印加されると、画素電極 1 0 4 から共通電極 2 0 1 へ向けて電界が付与される。したがって、時刻 T_1 から電気泳動粒子 3 は移動を開始し、輝度 I_{ij} は次第に高くなる。

【 0 1 5 5 】

次に、時刻 T_4 から時刻 T_6 までの 1 フィールド期間にあっては、制動電圧 V_{sij} が画素電極に印加される。制動電圧 V_{sij} は共通電極電位 V_{com} を基準として負極性の電位であるから、共通電極 2 0 1 から画素電極 1 0 4 の向きにクーロン力が作用する。これにより、電気泳動粒子 3 の運動方向とは逆方向の力を作用させ、電気泳動粒子 3 の速度を低下させ、時刻 T_6 に至るまでに、その運動を完全に停止させることができる。くわえて、時刻 T_6 から時刻 T_7 の期間には、共通電極電位 V_{com} が画素電極 1 0 4 に印加されるから、画素容量に蓄積された電荷が放電される。これにより、時刻 T_7 以降、画素 P_{ij} の TFT_{103} がオフ状態になっても電極間に電界が発生しなくなり、電気泳動粒子 3 の空間的な状態が保持されることになる。

40

【 0 1 5 6 】

ところで、上述した第 2 実施形態にあっては、1 水平期間中の所定期間に階調電圧 V_{ij} 、制動電圧 V_s 、共通電極電圧 V_{com} を印加するようにしたが、第 4 実施形態では 1 フィ

50

ールド期間にわたって階調電圧 V_{ij} および制動電圧 V_{sij} を印加している。すなわち、この例では、1フィールドという長時間に亘って階調電圧 V_{ij} および制動電圧 V_{sij} を印加するから、低い電圧値でも所望の輝度 I_{ij} を得ることができる。したがって、本実施形態によればデータ線信号 $X_1 \sim X_n$ を低電圧で駆動することが可能となる。

【0157】

H：第8実施形態

さらに、上記第7実施形態においては、階調電圧を印加していたが、これに換えて差分階調電圧を印加することも可能である。

【0158】

H-1：表示装置

10

図35は、第8実施形態に係る電気泳動表示装置の全体動作を示すタイミングチャートである。この図に示すように画像信号処理回路301Bは、リセット期間 T_r にリセットデータ D_{rest} を出力する。当該期間にあっては、電気泳動粒子3が画素電極104側に引き寄せられ、その空間的な状態が初期化される。

【0159】

次に、書込期間 T_w は、複数の単位期間から構成されており、1つの単位期間は、1フィールド単位の差分階調電圧印加期間 T_{dvf} 、制動電圧印加期間 T_{dsf} 、および無バイアス期間 T_{dbf} で構成される。差分階調電圧印加期間 T_{dvf} と制動電圧印加期間 T_{dsf} とにあっては、画像信号処理回路301Bから出力された差分画像データ D_d と制動電圧データ D_{ds} とに基づいて、各画素電極104に差分階調電圧 V_d と制動電圧 V_s とが各々印加される。ただし、これらの期間において無バイアスタイミング信号 C_b は非アクティブのままである。したがって、これらの期間において共通電極電圧 V_{com} が各画素電極104に書き込まれることはない。

20

【0160】

一方、無バイアス期間 T_{bfb} にあっては、画像信号処理回路301Bからデータが供給されないが、無バイアスタイミング信号 C_b がアクティブとなるので、当該期間にあっては、総てのデータ線102に共通電極電圧 V_{com} が供給されることになる。したがって、各画素電極104に共通電極電圧 V_{com} が書き込まれる。すなわち、この例にあっては、ある走査線のある選択期間において、画素電極104に差分階調電圧 V_d を印加し、当該走査線が次に選択されるまでの期間、差分階調電圧 V_d を保持し、当該走査線の次の選択期間において画素電極104に制動電圧 V_{ds} を印加し、当該走査線がその次に選択されるまでの期間、制動電圧 V_{ds} を保持し、当該走査線がその次に選択される期間において共通電極電圧 V_{com} を画素電極104に印加する。

30

【0161】

次に、保持期間 T_h にあっては、画素電極104と共通電極201との間に、電界を発生させないようにしており、直前の書込期間 T_w で書き込まれた画像が保持される。

【0162】

H-2：書き込み動作

図36は書込動作における電気泳動表示装置のタイミングチャートである。ここでは、 i 行 j 列の画素 P_{ij} における書込動作を説明するが、他の画素においても同様の書き込みがなされることは勿論である。また、この例では、画素 P_{ij} における直前の単位期間の階調が10%であり、現在の単位期間で50%の階調を表示させるものとする。図36に示すように、差分階調電圧印加期間 T_{dvf} の i 番目の水平走査期間においてデータ線信号 X_j は差分階調電圧 V_{dij} となる。このとき、走査線信号 Y_i がアクティブ(Hレベル)となるから、差分階調電圧 V_{dij} が画素 P_{ij} の画素電極104に書き込まれる。これにより、画素電極104の電位は、時刻 T_1 において差分階調電圧 V_{dij} に遷移して、分散系1に差分階調に応じた電界が印加されることになる。

40

【0163】

また、時刻 T_2 において、走査線信号 Y_i が非アクティブ(Lレベル)になると、画素 P_{ij} の TFT_{103} はオフ状態になるが、画素容量には電荷が蓄積されているため、画素

50

電極 104 の電圧は差分階調電圧 V_{dij} を維持する。

次に、制動電圧印加期間 T_{sf} の i 番目の水平走査期間において、走査線信号 Y_i がアクティブになると、差分階調電圧 V_{dij} に応じた制動電圧 V_{dsij} が画素電極 104 に印加される。これにより、画素電極 104 の電圧は、時刻 T_4 に至ると、制動電圧 V_{dsij} と一致することになる。さらに、1 フィールド期間が経過すると、無バイアス期間 T_{dbf} の i 番目の水平走査期間において、走査線信号 Y_i がアクティブになる。すると、共通電極電圧 V_{com} が画素電極 104 に印加される。

【0164】

I：応用例

以上、本発明の一実施形態について説明したが、本発明はこれに限定されるものではなく、その趣旨を逸脱しない範囲で応用・変形が可能であり、例えば、以下に述べる変形が可能である。

【0165】

I-1：動画の表示

上述した各実施形態にあつては、1枚の画像をリセット動作、書込動作の順で形成してこれを保持し、必要に応じて書換動作を行うようにした。したがって、各実施形態の電気泳動表示装置は、静止画を表示するのに適している。しかし、リセット期間 T_r を短くするとともに、書換動作を周期で繰り返すことによって、動画を表示してもよいことは勿論である。動画を表示する場合には、第1に、電気泳動粒子3に移動速度が速いことが望ましい。このため、分散媒2の粘性抵抗は小さいことが好ましい。このような場合には、分散系1へ電界を付与することを停止しても電気泳動粒子3が惰性で泳動することが多い。したがって、第2実施形態やあるいは第4実施形態で説明したように制動電圧を印加して、電気泳動粒子3の運動を減衰させることが好ましい。

【0166】

I-2：リフレッシュ期間

分散系1を構成する分散媒2と電気泳動粒子3の比重は等しいことが好ましいが、素材の制約やバラツキによって両者の比重を完全に一致させることは難しい。このような場合、一旦、画像を書き込んでこれを長時間放置すると、電気泳動粒子3に重力が作用して、粒子が沈降・浮上することがある。そこで、タイミングジェネレータ400の内部に図37に示すタイマー装置を設けて、所定周期で同一画像を再書き込みすることが好ましい。

【0167】

このタイマー装置410は、タイマー部411と比較部412とを備えている。タイマー部411は、時間か計測して継続時間データ D_t を生成するとともに、通常書き込みを指示する書込開始信号 W_s と再書込信号 W_s' のうちいずれか一方がアクティブになると継続時間データ D_t の値を「0」にリセットするようになっている。比較部412は継続時間データ D_t と予め定められたリフレッシュ期間を指示する基準時間データ D_{ref} とを比較して、継続時間データ D_t と基準時間データ D_{ref} を比較して、両者が一致すると、所定時間アクティブとなる再書込信号 W_s' を生成するようになっている。

【0168】

図38は、タイマー装置410のタイミングチャートである。この図に示すように書込開始信号 W_s がアクティブになると、タイマー部411の継続時間データ D_t がリセットされ、計測が開始される。そして、予め定められたリフレッシュ期間が経過すると、継続時間データ D_t と基準時間データ D_{ref} とが一致して再書込信号 W_s' がアクティブとなる。以後、リフレッシュ期間が経過する毎に再書込信号 W_s' がアクティブとなる一方、途中で書込開始信号 W_s がアクティブとなれば、その時点からリフレッシュ期間の計測が開始されることとなる。このようにして得られた再書込信号 W_s' をトリガとして上述した実施形態で説明した書き換え動作（ただし同一画像）を実行することによって、表示画像のリフレッシュを図ることができる。

【0169】

I-3：電子機器

次に、上述した電気泳動表示装置を用いた電子機器について説明する。

(1) 電子書籍

まず、電気泳動表示装置を電子書籍に適用した例について説明する。図39は、この電子書籍を示す斜視図である。図において、電子書籍1000は、電気泳動表示パネル1001、電源スイッチ1002、第1ボタン1003、第2ボタン1004、およびCD-ROMスロット1005を備えている。

【0170】

利用者が電源スイッチ1002を押して、CD-ROMスロット1005にCD-ROMを装着すると、CD-ROMの内容が読み出され、電気泳動表示パネル1001にメニューが表示される。利用者が第1ボタン1003と第2ボタン1004を操作して、所望の書籍を選択すると電気泳動表示パネル1001に第1頁が表示される。頁を進める場合には第2ボタン1004を押し、頁を戻す場合には第1ボタン1003を押し。

10

【0171】

この電子書籍1000にあっては、書籍の内容を表示した後は、第1ボタン1003および第2ボタン1004を操作したときだけ表示画面を更新する。上述したように電気泳動粒子3は電界が印加されなければ泳動しない。換言すれば、表示画像を維持するためには給電が不要である。このため、表示画面を更新するときだけ、駆動回路に電圧を印加して電気泳動表示パネル1001を駆動している。この結果、液晶表示装置と比較して消費電力を大幅に削減することができる。

【0172】

20

また、電気泳動表示パネル1001の表示画像は、顔料粒子である電気泳動粒子3によって表示されるので、表示画面が光ることがない。したがって、電子書籍1000は印刷物と同様の表示が可能であり、これを長時間読んでも目の疲労が少ないといった利点がある。

【0173】

(2) パーソナルコンピュータ

次に、電気泳動表示装置を、モバイル型のパーソナルコンピュータに適用した例について説明する。図40は、このパーソナルコンピュータの構成を示す斜視図である。図において、コンピュータ1200は、キーボード1202を備えた本体部1204と、電気泳動表示パネル1206とから構成されている。この電気泳動表示パネル1206の表示画像は、顔料粒子である電気泳動粒子3によって表示されるので、透過型・半透過型の液晶表示装置で必要とされるバックライトが不要である。このため、コンピュータ1200を小型軽量化することができ、しかも、その消費電力を大幅に削減することが可能である。

30

【0174】

(3) 携帯電話

さらに、電気泳動表示装置を、携帯電話に適用した例について説明する。図41は、この携帯電話の構成を示す斜視図である。図において、携帯電話1300は、複数の操作ボタン1302のほか、受話口1304、送話口1306とともに、電気泳動表示パネル1308を備えるものである。液晶表示装置にあっては偏光板が必要であり、これにより表示画面が暗くなっていたが、電気泳動表示パネル1308は偏光板が不要である。このため、携帯電話1300は明るくて見やすい画面を表示することができる。

40

【0175】

なお、電子機器としては、図39～図41を参照して説明した他にも、テレビジョンモニターや、屋外の広告板、道路標識、ビューファインダ型、モニター直視型のビデオテープレコーダ、カーナビゲーション装置、ページャ、電子手帳、電卓、ワードプロセッサ、ワークステーション、テレビ電話、POS端末、タッチパネルを備えた機器等などが挙げられる。そして、これらの各種電子機器に対して、各実施形態の電気泳動表示パネル、さらにはこれを備えた電気光学装置が適用可能なのは言うまでもない。

【図面の簡単な説明】

【0176】

50

【図 1】本発明の第 1 実施形態に係る電気泳動表示パネルの機械的な構成を示す分解斜視図である。

【図 2】同パネルの部分断面図である。

【図 3】同パネルを用いた電気泳動表示装置の電氣的な構成を示すブロック図である。

【図 4】同パネルの分割セルの構造を簡略化して示した断面図である。

【図 5】電極間の電圧と階調濃度との関係の一例を示すグラフである。

【図 6】同装置のデータ線駆動回路 1 4 0 A のブロック図である。

【図 7】走査線駆動回路 1 3 0 およびデータ線駆動回路 1 4 0 A のタイミングチャートである。

【図 8】画像信号処理回路 3 0 0 A の出力データを示すタイミングチャートである。

10

【図 9】リセット動作における電気泳動表示装置のタイミングチャートである。

【図 10】書込動作における電気泳動表示装置のタイミングチャートである。

【図 11】第 2 の態様に係るリセット動作を説明するためのタイミングチャートである。

【図 12】複数の水平ラインを同時にリセットする場合の動作を示すタイミングチャートである。

【図 13】書き換えるべき水平ラインを説明するための図である。

【図 14】領域単位のリセット動作を説明するための図である。

【図 15】第 5 の態様に係る電気泳動パネル B の電氣的な構成を示すブロック図である。

【図 16】電気泳動表示装置の分割セルの構造を簡略化して示した断面図である。

【図 17】本発明の第 2 実施形態に係る、画像信号処理 3 0 1 A の構成を示すブロック図である。

20

【図 18】上記画像信号処理回路 3 0 1 A の出力データを示すタイミングチャートである。

【図 19】階調電圧と差分階調電圧との関係を示した図である。

【図 20】書き込み動作における電気泳動表示装置のタイミングチャートである。

【図 21】本発明の第 3 実施形態に係る電気泳動表示装置に用いる画像信号処理回路 3 0 0 B のブロック図である。

【図 22】画像信号処理回路 3 0 0 B の出力データのタイミングチャートである。

【図 23】同装置に用いるデータ線駆動回路 1 4 0 B のブロック図である。

【図 24】データ線駆動回路 1 4 0 B に用いる選択回路 1 4 4 B の詳細な構成を示すブロック図である。

30

【図 25】選択回路 1 4 4 B の動作を示すタイミングチャートである。

【図 26】書込動作における電気泳動表示装置のタイミングチャートである。

【図 27】本発明の第 4 実施形態に係る画像信号処理回路 3 0 1 B のブロック図である。

【図 28】同例における、書き込み動作における電気泳動表示装置のタイミングチャートである。

【図 29】本発明の第 5 実施形態に係る電気泳動表示装置の全体動作を示すタイミングチャートである。

【図 30】書込動作における電気泳動表示装置のタイミングチャートである。

【図 31】本発明の第 6 実施形態に係る電気泳動装置の全体動作を示すタイミングチャートである。

40

【図 32】同例における、書き込み動作における電気泳動装置のタイミングチャートである。

【図 33】本発明の第 7 実施形態に係る電気泳動表示装置の全体動作を示すタイミングチャートである。

【図 34】書込動作における電気泳動表示装置のタイミングチャートである。

【図 35】本発明の第 8 実施形態に係る電気泳動装置の全体動作を示すタイミングチャートである。

【図 36】同例の、書き込み動作における電気泳動装置のタイミングチャートである。

【図 37】タイマー装置のブロック図である。

50

【図 3 8】同タイマー装置の動作を示すタイミングチャートである。

【図 3 9】電子機器の一例たる電子書籍の概観斜視図である。

【図 4 0】電子機器の一例たるパーソナルコンピュータの概観斜視図である。

【図 4 1】電子機器の一例たる携帯電話の概観斜視図である。

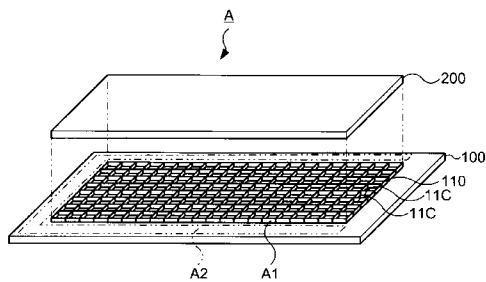
【符号の説明】

【 0 1 7 7 】

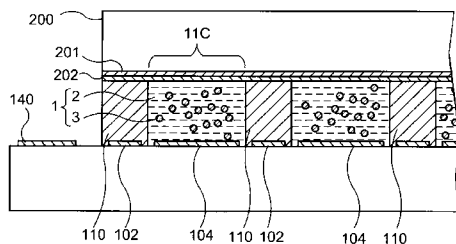
1 ... 分散系、2 ... 分散媒、3 ... 電気泳動粒子、A ... 電気泳動表示パネル、1 0 1 ... 走査線、1 0 2 ... データ線、1 0 3 ... T F T (スイッチング素子)、1 0 4 ... 画素電極、2 0 1 ... 共通電極、V_{ij} ... 階調電圧、V_{dij} ... 差分階調電圧、V_s ... 制動電圧、Y₁ ~ Y_m ... 走査線信号、X₁ ~ X_n ... データ線信号、1 3 0 ... 走査線駆動回路 (走査線駆動部)、1 4 0 A, 1 4 0 B ... データ線駆動回路 (データ線駆動部)。

10

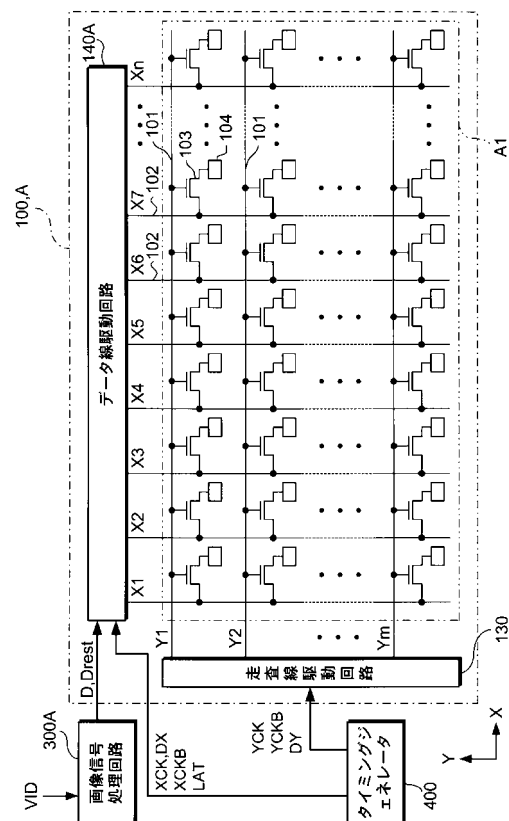
【図 1】



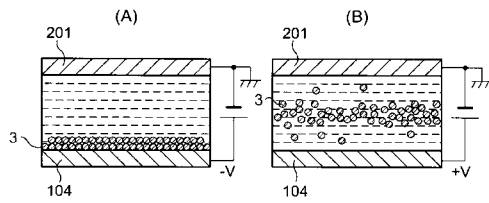
【図 2】



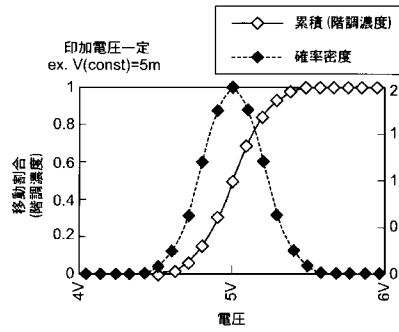
【図 3】



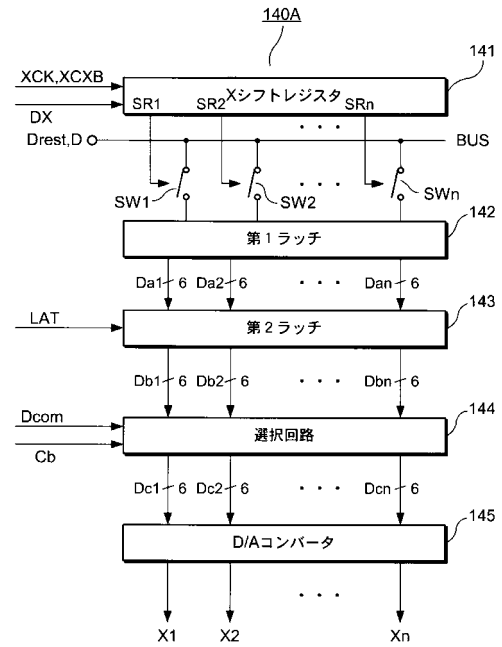
【図4】



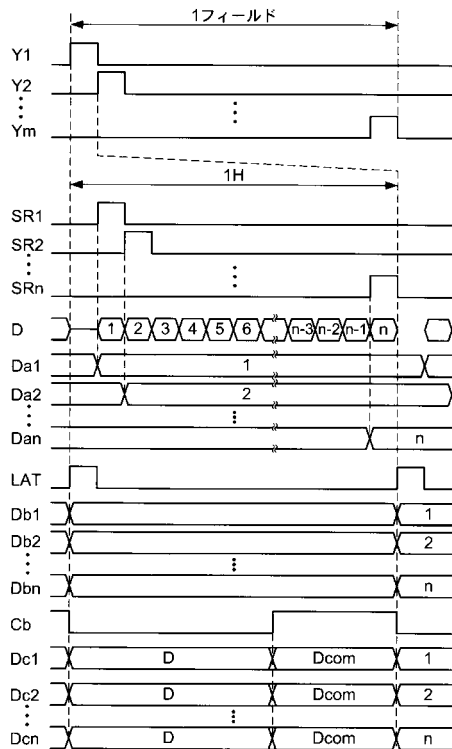
【図5】



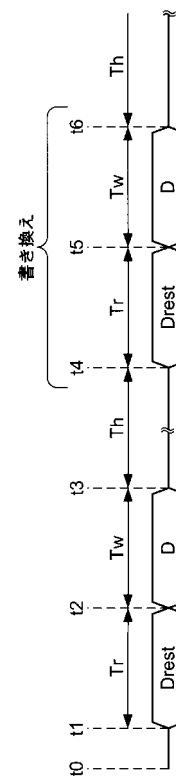
【図6】



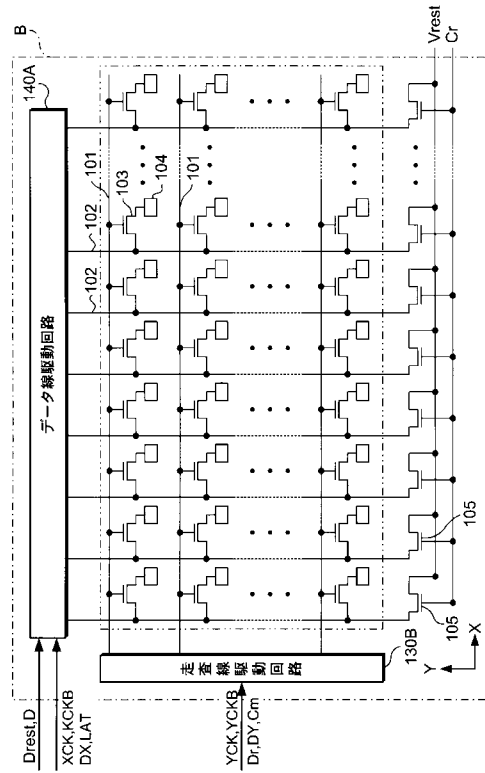
【図7】



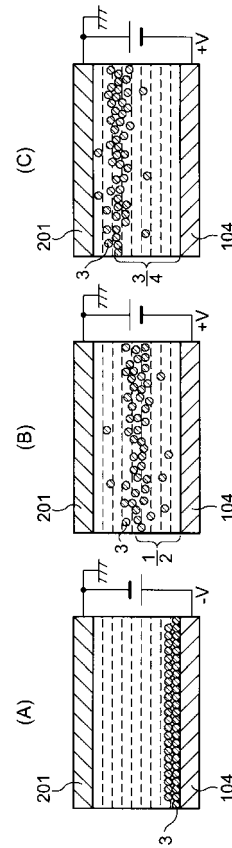
【図8】



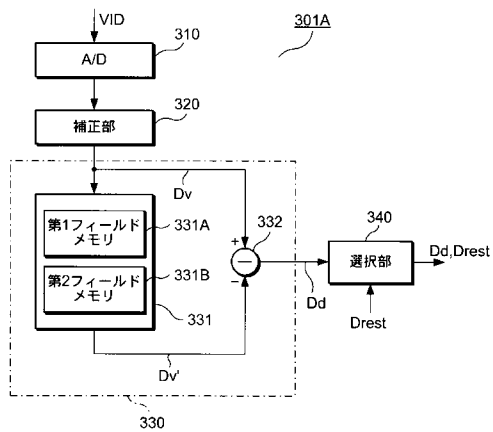
【図15】



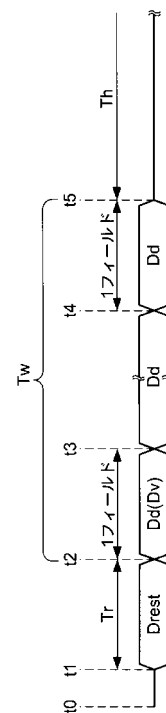
【図16】



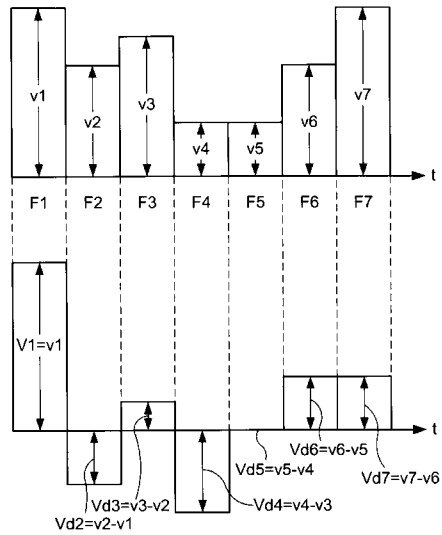
【図17】



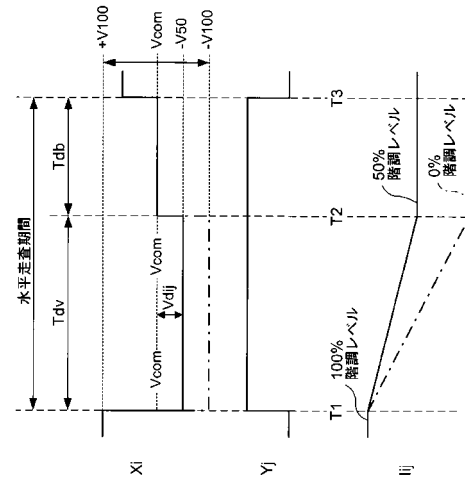
【図18】



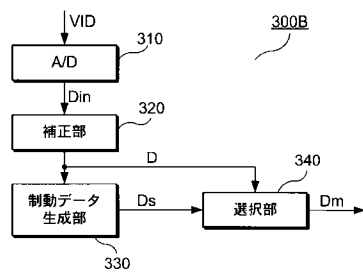
【図 19】



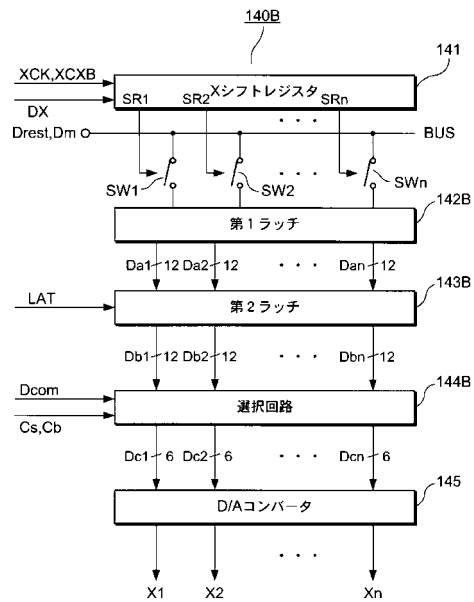
【図 20】



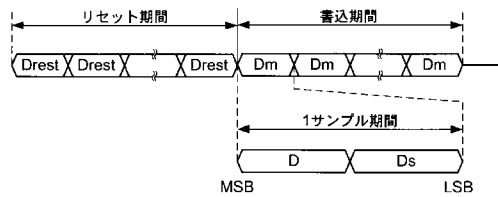
【図 21】



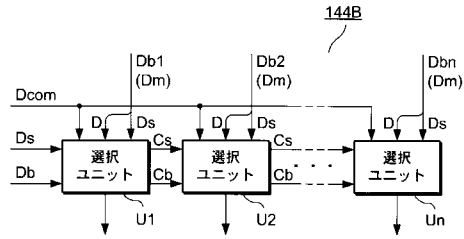
【図 23】



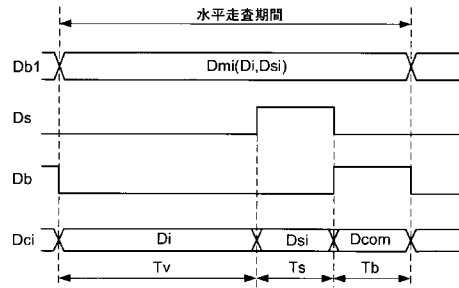
【図 22】



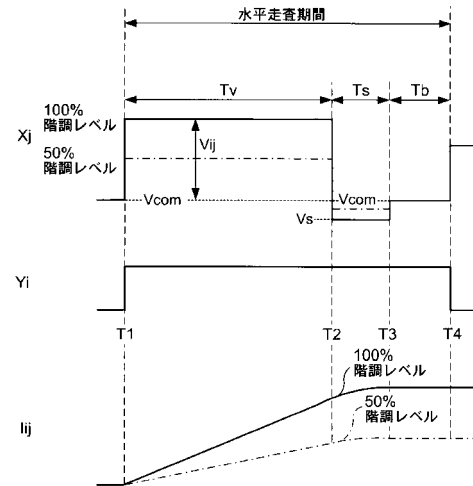
【図 2 4】



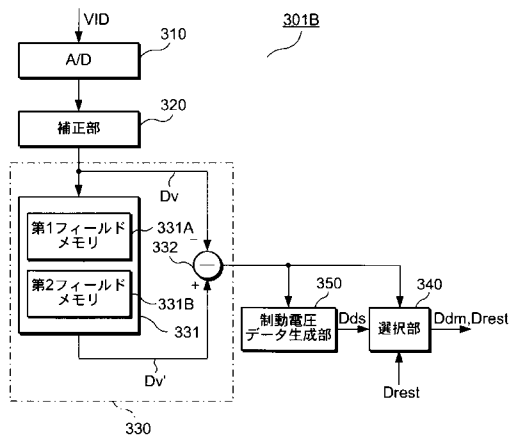
【図 2 5】



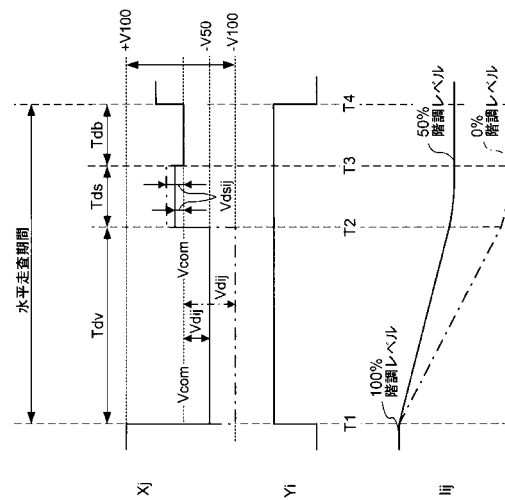
【図 2 6】



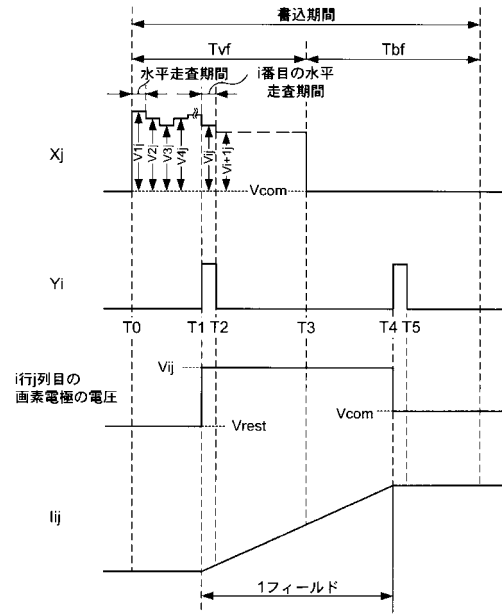
【図 2 7】



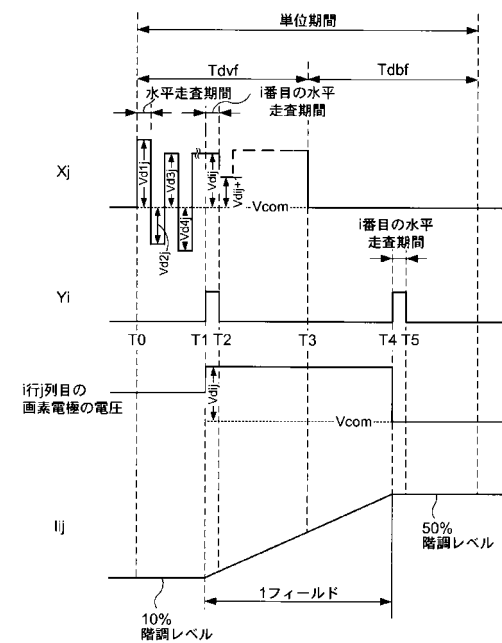
【図 2 8】



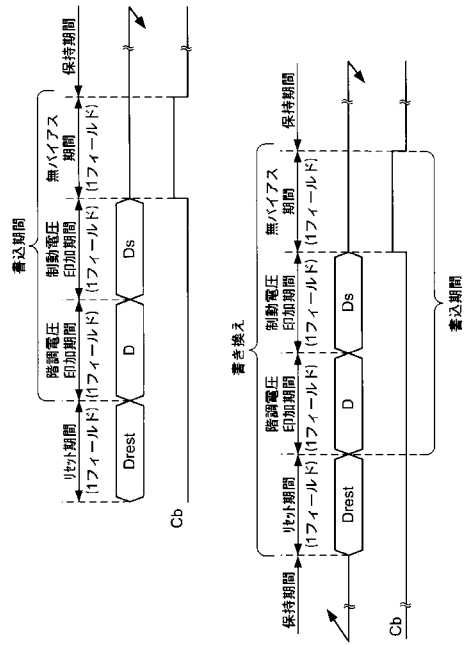
【 図 3 0 】



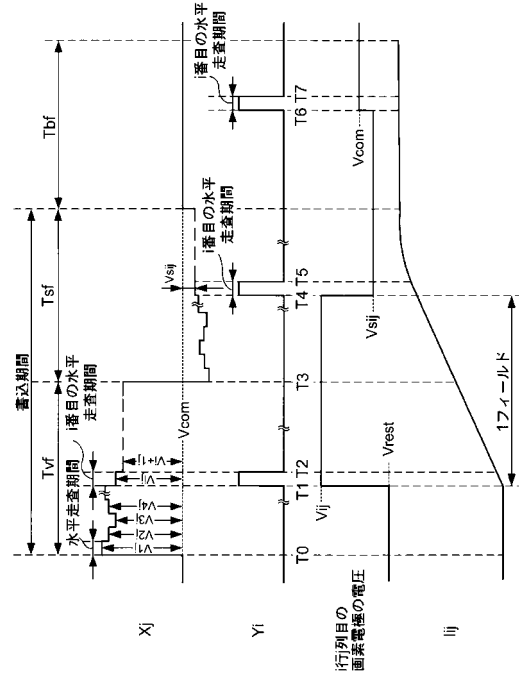
【 図 3 2 】



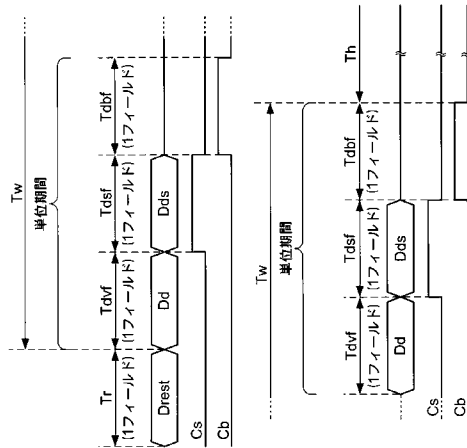
【図 3 3】



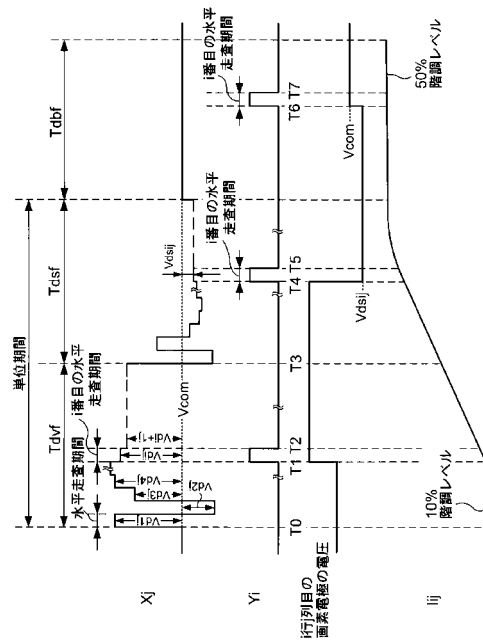
【図 3 4】



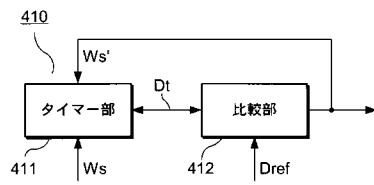
【図 3 5】



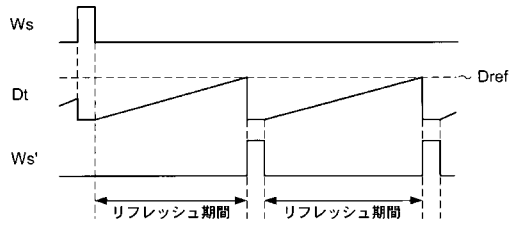
【図 3 6】



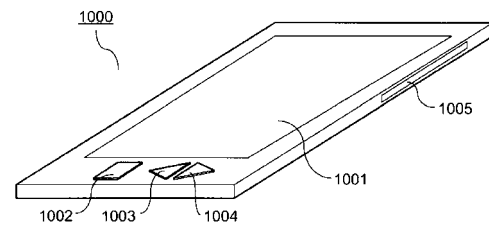
【図 37】



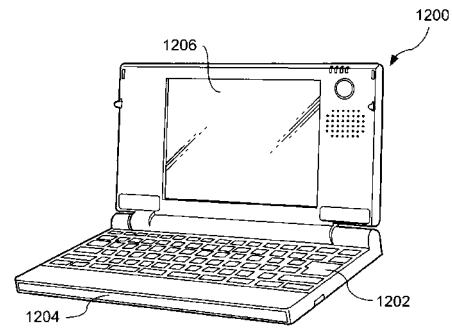
【図 38】



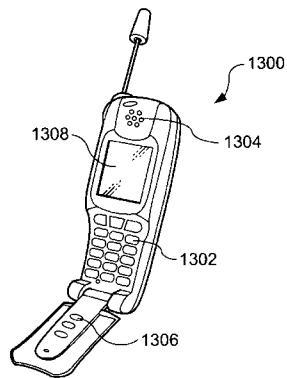
【図 39】



【図 40】



【図 41】



フロントページの続き

(51)Int.Cl.

F I

G 0 9 G	3/20	6 4 1 A
G 0 9 G	3/20	6 2 1 H
G 0 9 G	3/20	6 6 0 V
G 0 9 G	3/20	6 6 0 U
G 0 9 G	3/20	6 2 1 F
G 0 2 F	1/167	

(56)参考文献 特開 2 0 0 0 - 0 3 5 7 7 5 (J P , A)
特開平 1 1 - 2 6 5 1 6 7 (J P , A)
特開昭 6 2 - 0 8 3 7 2 2 (J P , A)
国際公開第 0 1 / 0 9 1 0 9 6 (WO , A 1)

(58)調査した分野(Int.Cl. , D B 名)

G 0 9 G	3 / 0 0	-	3 / 3 8
G 0 2 F	1 / 1 6 7		