

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4136309号  
(P4136309)

(45) 発行日 平成20年8月20日(2008.8.20)

(24) 登録日 平成20年6月13日(2008.6.13)

(51) Int.Cl.

F I

G 0 6 F 9/445 (2006.01)

G 0 6 F 9/06 4 2 0 T

請求項の数 14 (全 12 頁)

(21) 出願番号	特願2000-506583 (P2000-506583)	(73) 特許権者	598039493
(86) (22) 出願日	平成9年8月6日(1997.8.6)		マクロニクス インターナショナル カン
(65) 公表番号	特表2001-512869 (P2001-512869A)		パニー リミテッド
(43) 公表日	平成13年8月28日(2001.8.28)		台湾 シン チュ サイエンス ベースド
(86) 国際出願番号	PCT/US1997/013848		インダストリアル パーク クリエイシ
(87) 国際公開番号	W01999/008186		ョン ロード サード 3
(87) 国際公開日	平成11年2月18日(1999.2.18)	(74) 代理人	100059959
審査請求日	平成12年10月2日(2000.10.2)		弁理士 中村 稔
審判番号	不服2004-11369 (P2004-11369/J1)	(74) 代理人	100067013
審判請求日	平成16年6月1日(2004.6.1)		弁理士 大塚 文昭
		(74) 代理人	100082005
			弁理士 熊倉 禎男
		(74) 代理人	100065189
			弁理士 穴戸 嘉一

最終頁に続く

(54) 【発明の名称】 インサーキット・プログラミングのための障害の許容アーキテクチャ

(57) 【特許請求の範囲】

【請求項 1】

第1のブートコードシーケンスを、再プログラム可能な不揮発性メモリに含み、前記再プログラム可能な不揮発性メモリは、インサーキット・プログラミング・プロセスによって、プログラム可能であり、前記第1のブートコードシーケンスは、システムの初期化資源を有し、且つ、前記インサーキット・プログラミング・プロセスから保護されるメモリに第2のブートコードシーケンスを有し、前記第2のブートコードシーケンスは、ブート及び/又はユーティリティプログラムをリモートソースから前記再プログラム可能な不揮発性メモリにロードするために、インサーキット・プログラミングのための最小限のシステム資源を初期化するのに十分な、前記第1のブートコードシーケンスにおける前記システムの初期化資源のサブセットを含む、前記再プログラム可能な不揮発性メモリと結合されたプロセッサを含むコンピュータシステムのインサーキット・プログラミング中にエラー回復を行なう方法であって、

前記方法は、

前記ブート及び/又はユーティリティプログラムを、前記再プログラム可能な不揮発性メモリにロードするために、前記プロセッサによって、前記インサーキット・プログラミング・プロセスを実行するステップと、

前記プロセッサによって、インサーキット・プログラミング状態を、前記インサーキット・プログラミング・プロセスが進行中であることを示す不完全な値にセットするステップと、

前記インサーキット・プログラミング・プロセスが前記ブート及び／又はユーティリティプログラムをロードするステップを完了したとき、前記プロセッサによって、インサーキット・プログラミング状態を、前記インサーキット・プログラミング・プロセスが完了したことを示す完全な値にセットするステップと、

前記インサーキット・プログラミング・プロセスを用いて前記ブート及び／又はユーティリティプログラムのブロックのダウンロードにおける遅延を検出するために、遠隔ホストまたは前記プロセッサの一方によって、前記インサーキット・プログラミング・プロセスをモニターするステップと、

もし、前記遅延がタイムアウト値を越えたら、前記モニターに応答して、前記プロセッサによって前記コンピュータシステムを再び初期化するステップと、

前記コンピュータシステムを再び初期化する間に、もし、前記インサーキット・プログラミング状態が完全な値を有するなら、マルチプレックスにより前記第１のブートコードシーケンスを選択し、前記プロセッサにより前記第１のブートコードシーケンスを実行するステップであって、前記第１のブートコードシーケンスは、前記インサーキット・プログラミング・プロセスによってプログラム可能であるステップと、且つ、

もし、前記インサーキット・プログラミング状態が不完全な値を有するなら、前記マルチプレックスにより前記第２のブートコードシーケンスを選択し、前記プロセッサにより前記第２のブートコードシーケンスを実行し、且つ、前記インサーキット・プログラミング・プロセスを再び開始させるステップであって、前記第２のブートコードシーケンスは、前記ブート及び／又はユーティリティプログラムを前記再プログラム可能な不揮発性メモリにロードするために、前記インサーキット・プログラミング・プロセスを再び開始させるステップと、

を有することを特徴とする方法。

#### 【請求項２】

前記インサーキット・プログラミング・プロセスは、コードの一区分を前記再プログラム可能な不揮発性メモリにロードし、且つ、前記コードの一区分がロードされたことを検証するために、前記インサーキット・プログラミング・プロセスによってロードされたコードの一区分をテストするステップを含むことを特徴とする請求項１に記載の方法。

#### 【請求項３】

前記タイムアウト値が前記遠隔ホストから２回ダウンロードされ、タイムアウト値が正しくダウンロードされたことを保証するために、２つの値が互いに比較され、それらが一致していることを検証することを特徴とする請求項１に記載の方法。

#### 【請求項４】

第１のタイムアウト値が遠隔ホストからダウンロードされ、前記第１のタイムアウト値が少なくとも第２のタイムアウト値と同程度に大きいことを保証するために、コンピュータシステムに永久にストアされた第２のタイムアウト値と比較され、もし、同程度に大きくないなら、タイムアウト値として第２のタイムアウトを使用することを特徴とする請求項１に記載の方法。

#### 【請求項５】

第２のブートコードシーケンスを実行するステップは、第２のブートコードシーケンスの開始を指示するブートベクトルへのジャンプ命令を実行するステップを有することを特徴とする請求項１に記載の方法。

#### 【請求項６】

インサーキット・プログラミング状態が前記インサーキット・プログラミング・プロセスから保護されていることを特徴とする請求項１に記載の方法。

#### 【請求項７】

遠隔ホストのアドレスをストアするステップを有し、前記アドレスがインサーキット・プログラミング・プロセスから保護されるように、前記インサーキット・プログラミング・プロセスが前記遠隔ホストからデータをダウンロードし、且つ、

前記第２のブートコードシーケンスにあるインサーキット・プログラミングのための資

10

20

30

40

50

源が、ストアされた前記アドレスを用いて遠隔ホストとのリンクを開始することを特徴とする請求項 1 に記載の方法。

【請求項 8】

コンピュータシステムのインサーキット・プログラミング中にエラー回復を行なうための装置であって、

再プログラム可能な不揮発性メモリを含むメモリと結合されたプロセッサと、

前記再プログラム可能な不揮発性メモリは、前記プロセッサによって実行するために、システムの初期化資源を含む第 1 のブートコードシーケンスをストアしており、

前記再プログラム可能な不揮発性メモリは、前記プロセッサによって実行するために、第 2 のブートコードシーケンスをストアしており、前記第 2 のブートコードシーケンスは、前記インサーキット・プログラミングのための最小限のシステム資源を初期化するのに十分な、前記第 1 のブートコードシーケンスにおける前記システムの初期化資源のサブセット、及びブート及び / 又はユーティリティプログラムを前記再プログラム可能な不揮発性メモリにロードするために、インサーキット・プログラミング・プロセスを再び開始させる資源を有し、

前記再プログラム可能な不揮発性メモリは、前記プロセッサによって実行するためのインサーキット・プログラミング・シーケンスをストアしており、前記インサーキット・プログラミング・シーケンスは、前記ブート及び / 又はユーティリティプログラムを前記再プログラム可能な不揮発性メモリにロードするために、インサーキット・プログラミング・プロセスのため前記プロセッサによって実行され、

前記プロセッサに接続されたインサーキット・プログラミング状態インジケータであって、インサーキット・プログラム・シーケンスの実行前または実行中は、前記プロセッサによって不完全な値にセットされ、且つ、前記プロセッサによって前記インサーキット・プログラム・シーケンスの実行の完了を示す完全な値にセットされるインサーキット・プログラミング状態インジケータと、

前記第 1 のブートコードシーケンスをストアする前記メモリと前記第 2 のブートコードシーケンスをストアする前記メモリに接続され、コンピュータシステムの初期化のためブートコードシーケンスを選択するためのセレクター機構であって、もし、前記インサーキット・プログラミング状態インジケータが完全な値にセットされているなら、前記第 1 のブートコードシーケンスを選択し、もし、インサーキット・プログラミング状態インジケータが不完全な値にセットされているなら、前記第 2 のブートコードシーケンスを選択するためのセレクター機構と、  
を有することを特徴とする装置。

【請求項 9】

前記第 1 のブートコードシーケンスと前記第 2 のブートコードシーケンスは、同じメモリモジュール内に含まれることを特徴とする請求項 8 に記載の装置。

【請求項 10】

前記第 1 のブートコードシーケンスは、前記インサーキット・プログラミング・プロセスによってプログラム可能であり、前記第 2 のブートコードシーケンスは、前記インサーキット・プログラミング・プロセスから保護されていることを特徴とする請求項 8 に記載の装置。

【請求項 11】

前記第 1 のブートコードシーケンスは、フラッシュメモリ内に存在し、前記第 2 のブートコードシーケンスは、リードオンリーメモリ内に存在することを特徴とする請求項 8 に記載の装置。

【請求項 12】

前記インサーキット・プログラミング状態は、前記インサーキット・プログラミング・プロセスから保護されることを特徴とする請求項 8 に記載の装置。

【請求項 13】

前記プロセッサに接続された遠隔ホストアドレスをストアするメモリ有し、前記遠隔ホ

10

20

30

40

50

ストアアドレスは、遠隔ホストのネットワークアドレスを有し、前記インサーキット・プログラミング・シーケンスは、前記遠隔ホストから前記ブート及び/又はユーティリティプログラムをダウンロードし、且つ、前記第2のブートコードシーケンスは、前記遠隔ホストとのリンクを確立するための資源を有することを特徴とする請求項8に記載の装置。

【請求項14】

前記プロセッサに接続されたウォッチドッグタイマを有し、前記ウォッチドッグタイマは、前記インサーキット・プログラミング・プロセスをモニターすることを特徴とする請求項8に記載の装置。

【発明の詳細な説明】

【0001】

10

(関連出願のクロスレファレンス)

本願は、合衆国以外の他の国家に対しては出願人Macronix International Co. Ltd.及び合衆国に対してはAlbert C. Sun, Chee H. Lee and Chang L. Chenによって1996年10月28日に出願された"PROCESSOR WITH EMBEDDED IN-CIRCUIT PROGRAM STRUCTURES"の国際出願番号PCT/US96/17302に関連する。本願は、この先の出願をレファレンスによって含む。

【0002】

更に、本願は、合衆国以外の他の国家に対しては出願人Macronix International Co. Ltd.及び合衆国に対してはAlbert C. Sun, Chee H. Lee and Chang L. Chenによって1997年4月3日に出願された"IN-CIRCUIT PROGRAMMING ARCHITECTURE WITH ROM AND FLASH MEMORY"の国際出願番号PCT/US97/05622に関連する。本願は、この先の出願をレファレンスによって含む。

20

【0003】

(発明の属する技術分野)

本発明は、コンピュータシステムにおけるプロセッサによって実行する一連の命令をストアするための不揮発性メモリを有するコンピュータシステムに関し、特に、不揮発性メモリにストアされた一連の命令を更新し、変更するためのインサーキット・プログラミングのための障害の許容技術に関する。

【0004】

(従来の技術)

30

マイクロ制御装置によって実行されるべき一連の命令をストアするための集積回路に不揮発性メモリのアレイを含む集積回路のマイクロ制御装置が開発されている。一連の命令は、デバイスの製造過程でプログラムされなければならない、更新することができないリードオンリーメモリ(ROM)にストアされる。また、一連の命令は、EPROMアレイにもストアされる。しかし、このアプローチは、デバイスが回路に配置される前にEPROMアレイをプログラムするために、特別のハードウェアを必要とする。他のシステムにおいては、EEPROMメモリが命令をストアするために用いられる。EEPROMは、EPROMより非常に早くプログラムすることができ、素早く変更することができるという利点を有する。他のアプローチにおいて、フラッシュメモリが命令をストアするために用いられる。これは、不揮発性メモリの高密度化及び高スピードの再プログラミングを可能にする。デバイスが再プログラム可能な不揮発性メモリ、例えばEEPROMまたはフラッシュメモリとマイクロ制御装置を結合すると、そのデバイスは、それが回路中にある限り、再プログラムされ、相互作用アルゴリズムに基づいてインサーキット・プログラミングを可能にする。

40

【0005】

命令及びデータを離れたデバイスに相互にダウンロードする能力は、ネットワーク環境において非常に有用である。例えば、会社は、顧客に装置をサービスセンターに運ぶように要求することなく、顧客の装置をサービスすることができる。むしろ、会社は、インターネットや電話線のような通信チャネルを通して顧客の装置のインサーキット・プログラミング能力を用いて、診断機能を実行することができる。このように、ソフトウェアの修正

50

が顧客の装置へダウンロードされ、そしてその装置は修正され、更新されたコードで再イネーブルされる。

【 0 0 0 6 】

インサーキット・プログラミング中に、信頼性が問題となる。インサーキット・プログラミング・プロセスが 10 分間かかり、その時間中にデータ伝送エラーや記録エラーがあるかもしれない。これらのエラーは、外部世界（ハンドシェーキングコード）との通信を行なうコードがそれ自体インサーキット・プログラミング中に变化するならば、特に問題である。このコードが破損されるなら、インサーキット・プログラミングモジュールがそれ自体をリセットしたり、外部世界と通信したりすることなく残されることができる。

【 0 0 0 7 】

必要とされることは、外部世界と通信するために、たとえインサーキット・プログラミング・プロセスによって用いられるコードが正しくプログラムされなくても、インサーキット・プログラミング中に障害の許容度を与える方法である。

【 0 0 0 8 】

（発明の概要）

本発明は、インサーキット・プログラミング中に、障害の許容度を与えるための方法及び装置を提供する。本発明は、コンピュータシステムのブートコードの一部がインサーキット・プログラミングから保護されることを確実にすることによって動作する。その結果、コンピュータシステムのブートコードはインサーキット・プログラミング中に破損されることがない。本発明は、インサーキット・プログラミング・プロセスが進行しているとき不完全な値にセットされ、インサーキット・プログラミング・プロセスが終了した後完全な値にセットされる、インサーキット・プログラミング状態を維持する。もし、システムがインサーキット・プログラミング中にリセットされると、システムはブートコードの保護された部分からブートするであろう。さもなければ、システムは、インサーキット・プログラミング・プロセスによってプログラム可能である正規のブートコードをブートするであろう。本発明は、もし、インサーキット・プログラミング・プロセスがうまく終了するのに失敗したら、システムがそれ自体をリセットするウォッチドッグタイマーと共に動作する。

【 0 0 0 9 】

したがって、本発明は、インシステム・プログラミング・プロセスが進行中であることを示して、インサーキット・プログラミング状態を不完全な値にセットするステップ；インサーキット・プログラミング・プロセスを開始するステップ；インサーキット・プログラミング・プロセスが終了したとき、インサーキット・プログラミング・プロセスが完全であることを示して、インサーキット・プログラミング状態を完全な値にセットするステップ；及びシステムの初期化中に、もし、インサーキット・プログラミング状態が完全な値を有するならば、第 1 のブートコードシーケンスがインサーキット・プログラミング・プロセスによってプログラム可能である第 1 のブートコードシーケンスを実行し、且つもし、インサーキット・プログラミング状態が不完全な値を有するならば、第 2 のブートコードシーケンスがインサーキット・プログラミング・プロセスから保護される第 2 のブートコードシーケンスを実行するステップを有する、コンピュータシステムのインサーキット・プログラミング中にエラー回復を与える方法として特徴付けられることができる。

【 0 0 1 0 】

本発明の 1 つの特徴によれば、インサーキット・プログラミング・プロセスは、インサーキット・プログラミング・プロセスによってプログラムされるコードの一部をテストするステップを含む。

【 0 0 1 1 】

本発明の他の特徴によれば、インサーキット・プログラミング命令の伝送における遅延を検出するために、インサーキット・プログラミング・プロセスがモニターされる。もし、その遅延が特定のタイムアウト値を超えるならば、インサーキット・プログラミング・プロセスは再スタートされる。一つの実施形態においては、モニターは、遠隔ホストによ

10

20

30

40

50

って行なわれ、この遠隔ホストからインサーキット・プログラミング・コードがダウンロードされる。他の実施形態においては、モニターは、インサーキット・プログラミング・システムに結合されたウオッチドッグタイマーを用いて行なわれる。

【 0 0 1 2 】

本発明の他の特徴によれば、上述の方法は、遠隔ホストのアドレスをストアするステップを有し、この遠隔ホストからインサーキット・プログラミング・コードがダウンロードされる。

【 0 0 1 3 】

本発明は、プロセッサ；前記プロセッサに結合された第 1 のブートコードシーケンス；前記プロセッサに結合された第 2 のブートコードシーケンス；前記プロセッサに結合されたインサーキット・プログラミングの状態インジケータ、前記状態インジケータは、インサーキット・プログラミング中に不完全な値にセットされ、インサーキット・プログラミングが完全になった後、完全な値にセットされる；且つ前記第 1 及び第 2 のブートコードシーケンスに結合され、コンピュータシステムの初期化のためのブートコードシーケンスを選択するためのセレクター機構を有し、前記セレクター機構は、もし、インサーキット・プログラミングの状態インジケータが完全な値にセットされるならば、第 1 のブートコードシーケンスを選択し、もし、インサーキット・プログラミングの状態インジケータが不完全な値にセットされるならば、第 2 のブートコードシーケンスを選択する、コンピュータシステムのインサーキット・プログラミング中にエラー回復を与えるための装置として特徴付けられることができる。

【 0 0 1 4 】

本発明は、遠隔ホストからインサーキット・プログラミング命令の伝送における遅延を検出するために、進行中のインサーキットプログラムをモニターするステップ、及び前記遅延がタイムアウト値を越えたならば、インサーキット・プログラミング・プロセスを再スタートするステップを有する、コンピュータシステムのインサーキット・プログラミング中にエラー回復を与えるための方法として特徴付けられることができる。

【 0 0 1 5 】

( 発明の実施の形態 )

以下の説明は、この分野の通常の知識を有するものが本発明を作り、使用することができるように示され、特別な応用及びその要件のコンテキストに与えられる。好適な実施形態への種々の変更は、当業者に明らかであろう。また、ここに定義された一般原理は、本発明の精神及び請求の範囲から逸脱することなく他の実施形態及び応用に適用されよう。したがって、本発明は、ここに示された実施形態に限定されることを意図しないが、ここに開示された原理及び特徴と一致する最も広い範囲に及ぶべきである。

【 0 0 1 6 】

図 1 は、本発明の特徴によるインサーキット・プログラミング用の障害の許容システムの主な機能の幾つかの要素を示す。インサーキット・プログラミング・システムは、不揮発性メモリ 1 0 0、R A M 1 0 8、C P U 1 1 2、及び周辺機器 1 1 4 を含む。インサーキット・プログラミング・システムは、またジャンプブートベクトル 1 1 6、マルチプレックサ ( M U X ) 1 1 0、I C P 状態レジスタ 1 1 8、遠隔ホストアドレスレジスタ 1 2 0 及び I C P ウオッチドッグ 1 2 2 を含む障害の許容を具現化する要素も含む。

【 0 0 1 7 】

特に、C P U 1 1 2 は、マイクロ制御装置、マイクロプロセッサ、またはメインフレーム計算システムを含む全ての形式の処理システムである。C P U 1 1 2 は、C P U 1 1 2 によって実行されるコード及びデータを含むランダムアクセスメモリである R A M 1 0 8 に接続される。更に、C P U 1 1 2 は、M U X 1 1 0 を介して不揮発性メモリ 1 0 0 に接続される。

【 0 0 1 8 】

不揮発性メモリ 1 0 0 は、電源がシステムから除かれたとき、持続する全ての形式のメモリで、フラッシュメモリ、E P R O M、E E P R O M、及び R O M メモリを含む。不揮

発性メモリ 100 は、ブートプログラム 102、ユーティリティプログラム 104、ICP ハンドラー 106、及びミニブートコード 107 を含む。ブートプログラム 102 は、システムのハードウェアやソフトウェア資源を初期化するために、システムの初期化中に実行されるプログラムの集合を含む。ブートプログラム 102 は、インサーキット・プログラミング・プロセス中に変更されることができるプログラム可能なメモリにストアされる。また、不揮発性メモリ 100 は、システムの動作中に CPU 112 によって実行されるプログラムを含むユーティリティプログラム 104 を含む。また、ユーティリティプログラム 104 は、インサーキット・プログラミング・プロセスによってプログラムされることができるメモリ内に含まれる。また、不揮発性メモリ 100 は、システムのインサーキット・プログラミング機能を果たし、インサーキット・プログラミング・プロセスによってプログラムされることができるメモリ内に含まれる ICP ハンドラー 106 を含む。

【0019】

10

更に、不揮発性メモリ 100 は、正規のブートプログラムの同じインサーキット・プログラミング・プロセス中に変更されることができない保護されたメモリ内に含まれるミニブートコード 107 を有する。ミニブートコード 107 は、ブートプログラム 102 の同じ機能の多くを行なうシステムの初期化命令の代わりにのセットである。しかし、ブートプログラム 102 が、潜在的に破損され、使用することができないようにするインサーキット・プログラミング・プロセス中にエラーがあるとき、ミニブートコード 107 のみが働く。したがって、ミニブートコード 107 は、正規のブートプログラムの同じインサーキット・プログラミング・プロセス中に変更されることができないメモリにストアされなければならない。本発明の一つの実施形態では、ミニブートコード 107 は、マスク ROM メモリにストアされ、一方、ブートプログラム 102、ユーティリティプログラム 104 及び ICP ハンドラー 106 は、プログラム可能なフラッシュメモリにストアされる。

20

【0020】

CPU 112 は、更にインサーキット・プログラミング・プロセス中に障害の許容を容易にするハードウェア要素に接続される。CPU 112 は、ICP 状態レジスタ 118 からの制御入力ばかりでなく、不揮発性メモリ 100 及びジャンプブートベクトル 116 を入力として取りこむ MUX 110 に接続されている。MUX 110 は、ICP 状態レジスタ 118 の状態に依存して、ジャンプブートベクトル 116 と不揮発性メモリ 100 間で CPU 112 を選択的にスイッチする。もし、ICP 状態レジスタ 118 がダーティであるなら、これは、前のインサーキット・プログラミング動作が完了しなかったことを示しており、CPU 112 は、システムの初期化中にミニブートコード 107 に指示するジャンプ命令を入力としてブートベクトル 116 へ取り込む。一方、ICP 状態レジスタ 118 がクリーンであるなら、これはインサーキット・プログラミング動作が進行中でないことを示し、CPU 112 は、システムの初期化中に不揮発性メモリ 100 の最初の位置を入力として取り込む。更に、CPU 112 は、システムがインサーキット・プログラミング中にリセットされる場合、遠隔ホストアドレスのバックアップコピーを含む遠隔ホストアドレスレジスタ 120 に接続される。また、CPU 112 は、読取り/書込みバス 130 及びリセットライン 132 を介して ICP ウォッチドッグ 122 に接続される。ICP ウォッチドッグ 122 は、整合ロジック 128 ばかりでなくタイムアウト期間レジスタ 126 とタイマー 124 を含む。タイムアウト期間レジスタ 126 とタイマー 124 は、読取り/書込みバス 130 を介して CPU 112 によって初期化されることができる。タイマー 124 の値がタイムアウト期間 126 と一致すると、整合ロジック 128 は、リセット信号が CPU 112 へ供給するリセットライン 123 を通って送られるようにする。一つの実施形態では、障害の許容を与える上述のハードウェア要素は、インサーキット・プログラミング・プロセスから保護されるプログラム可能なメモリ素子を含む。

30

40

【0021】

更に、CPU 112 は、周辺機器 114 の左側の二重矢印によって示されているシステムユーザと通信をするために用いられる入出力装置を含む周辺機器 114 に接続されている。周辺機器 114 は、周辺機器がインターネット 134 に結合されるインターフェースも

50

有する。インターネット 134 は、それ自身遠隔ホスト 136、138 及び 140 に接続される。遠隔ホスト 138 は、インターネットを介してインサート・プログラミング・システムへダウンロードされるべき、新しいバージョンのブート及びユーティリティプログラムを含むディスクに接続される。

#### 【0022】

一般に、インサート・プログラミング・プロセスは、以下のように動作する。CPU 112 は、周辺機器 114 を介してユーザ 144 と通信する。ユーザ 144 は、CPU 112 がインサート・プログラミング・プロセスを始める ICP ハンドラー 106 を実行し始めるようにする。ICP ハンドラー 106 は、周辺機器 114 を介してインターネット 134 へ、及びインターネット 134 を介して遠隔ホスト 138 へ接続がなされるようにする。その後、遠隔ホスト 138 は、ディスク 142 からインターネット 134 を介して不揮発性メモリ 100 へデータをダウンロードし始める。同時に、データ転送が開始され、ICP ウォッチドッグ 122 内でタイムアウト期間が評価された値にセットされ、タイマー 124 が開始される。

#### 【0023】

もし、インサート・プログラミング・プロセスがスムーズに進行するなら、本発明の障害の許容特徴は作動されない。一方、インサート・プログラミング・プロセスに過剰の遅延があると、タイマー 124 がタイムアウト期間 126 に最終的に一致し、リセット信号がリセットライン 132 を介して CPU 112 へ流れるようにする。これによって、CPU 112 がブートシーケンスを開始する。もし、システムがインサート・プログラミング・プロセス中に再ブートされるなら、ICP 状態レジスタ 118 はダーティ値にセットされる。これによって、MUX 110 は、CPU 112 がブートプログラム 102 の代わりにミニブートコード 107 からブートするようにする CPU 112 へジャンプブートベクトル 116 を向けるようにする。もし、ICP 状態 118 がクリーン値にセットされるなら、これは、インサート・プログラミング・プロセスが完全であったことを意味し、MUX 110 は、CPU 112 がブートプログラム 102 からブートするようにする。

#### 【0024】

ミニブートコード 107 は、CPU が遠隔ホストアドレスレジスタ 120 から値を先ず読取ることによってインサート・プログラミング・プロセスを再び開始するようにし、そのために、どの遠隔ホストを接続するかを決定する。その後、インサート・プログラミング・プロセスが再び開始する。

#### 【0025】

図 2 A、図 2 B、及び図 2 C は、本発明の特徴による、インサート・プログラミング・システムのために障害の許容を与えるステップに含まれる動作のシーケンスを詳細に示すフローチャートである。このフローチャートは 5 つの欄（カラム）、即ち、ユーザ 144、ブートプログラム 102、ユーティリティプログラム 104、ICP ハンドラー 106、及び遠隔ホスト 138 を有する。これらの欄のヘディングの下ボックスは、ユーザ 144、ブートプログラム 102、ユーティリティプログラム 104、ICP ハンドラー 106、及び遠隔ホスト 138 の動作をそれぞれ示す。

#### 【0026】

このシステムは、システムがユーザによって電源が入れられ、又はリセットされるステップ 210 において開始するか、或いはシステムは、システムがウォッチドッグタイマーによってセルフリセットされるステップ 212 において開始する。次に、システムは、ステップ 214 へ進み、そのステップにおいて、システムは ICP 状態レジスタがダーティ値にセットされているか否かを判断する。もし、ダーティ値にセットされているなら、システムはステップ 218 へ進む。もし、そうでないなら、システムはステップ 216 へ進む。

#### 【0027】

ステップ 216 では、ICP 状態レジスタはクリーンである。したがって、システムは

10

20

30

40

50



、プログラムメモリのデフォルト位置から第1の命令をフェッチする。その後、システムはステップ220へ進む。ステップ220では、システムは、ブートプログラム102を実行することによって、システムのハードウェア及びソフトウェア資源を初期化する。次に、システムはステップ228へ進む。ステップ228では、システムは、要求されたユーティリティプログラムに対して必要なハードウェアとソフトウェアを割り付ける。次に、システムは、ステップ230へ進む。ステップ230では、システムは、インサーキット・プログラミングが発生すべきであるか否かを決定する。もし、発生すべきでないならば、システムは、ステップ232へ進む。もし、発生すべきならば、システムは、ステップ240へ進む。ステップ232では、インサーキット・プログラミングは、目下のところ必要とされず、システムは、停止するか否かを決定する。もし、そうなら、システムは、終了状態であるステップ234へ進む。もし、そうでないなら、システムは、ステップ222へ進む。ステップ222では、システムは、要求されたユーティリティプログラムを走らせる。その後、システムは、ステップ228へ戻って、要求されるユーティリティプログラムのためのハードウェアとソフトウェアを割り付ける。ステップ228において、システムは、割り付けるべき正しいハードウェアとソフトウェアを決めるために、ユーザ144と相互作用することができることに留意すべきである。

10

#### 【0028】

ステップ218では、ICP状態レジスタがシステムブートアップに関してダーティであると判断された。レギュラーシステムのブートアップコードが破損される可能性があるため、システムは、インサーキット・プログラミング・プロセスによって変更されることができ保護されたメモリのデフォルト割付から第1の命令をフェッチする。次に、システムは、ステップ224へ進む。ステップ224では、システムは、保護されたメモリ内の特定のエントリーを指定するブートベクトルへのジャンプ命令を実行する。次に、システムはステップ226へ進む。ステップ226で、システムは、インサーキット・プログラミングのため最小限のシステム資源を初期化するミニブートコード107を実行する。次に、システムはステップ236へ進む。ステップ236では、システムは、遠隔ホストアドレスレジスタ120から遠隔ホストアドレスを再ストアする。次に、システムは、ステップ240へ進む。

20

#### 【0029】

ステップ240では、システムは、遠隔ホストとのリンクを開始し、遠隔ホストからインサーキット・プログラミング・コードがダウンロードされる。よって、ステップ242では、遠隔ホスト138はインサーキット・プログラミング・システムとリンクする。次に、システムはステップ244へ進む。ステップ244では、システムは遠隔ホストアドレスを遠隔ホストアドレスバッファ120へストアする。次に、システムは、ステップ246へ進む。ステップ246では、システムは評価されたタイムアウト値をタイムアウト期間レジスタ126へロードする。次に、システムは、ステップ248へ進む。ステップ248で、システムは、ブートベクトルレジスタ116をセットして、ミニブートコード107の開始アドレスを指定する。次に、システムはステップ250へ進む。ステップ250では、システムは、ICP状態レジスタをインサーキット・プログラミングが現在アクティブであることを示す不完全状態へセットする。次に、システムは、ステップ252へ進む。ステップ252では、システムは転送されたバイトの数をゼロにセットする。次に、システムはステップ254へ進む。ステップ254では、システムは、新しいブート及び/又はユーティリティプログラムを不揮発性メモリ100へダウンロードするように続ける。

30

40

#### 【0030】

よって、ステップ255で、遠隔ホスト138は、新しいバージョンのブート及び/又はユーティリティプログラムを供給する。次に、システムはステップ256へ進む。ステップ256では、システムは、ICPプロセスが終了したか否かを判断する。もし、終了していないなら、システムはステップ258へ進む。もし、終了しているなら、システムはステップ264へ進む。ステップ258では、ICPプロセスは停止しないで、システム

50

は、転送されたバイトの数が転送ブロックサイズに等しいか否かを聞く。もし、等しくないなら、システムは、より多くのコードをダウンロードするためにステップ 254 へ戻る。もし、等しいなら、システムはステップ 260 へ進む。ステップ 260 では、システムは、進行しているブロックのインサーキット・プログラミング・コードの転送中に、性能に基づいてタイムアウト値を再計算する。その後、システムはタイマー 124 がリセットされるステップ 262 へ進む。次に、システムは転送されたバイトの数がゼロにリセットされるステップ 252 へ戻る。

【0031】

ステップ 264 において、インサーキット・プログラミングのためのデータ転送が完全であり、タイマー 124 が停止される。次に、システムはステップ 266 へ進む。ステップ 266 では、システムは ICP 状態を完全な値にセットし、インサーキット・プログラミングが完全であることを示す。その後、システムはステップ 270 へ進む。ステップ 270 では、インサーキット・プログラミング・プロセスが完全であり、システムはリセットされる。

【0032】

本発明の 1 つの特徴によると、インサーキット・プログラミング・プロセスは、タイムアウト期間によって支配される。このタイムアウト期間の間、データの一定量が遠隔ホストからインサーキット・プログラミング・システムへ転送されなければならない。一つの実施形態において、このタイムアウト期間は、遠隔ホストからプロセッサへ 2 回ダウンロードされ、2 つのダウンロード値が互いに比較され、その値がタイムアウト期間として使用される前に、その値が正しくダウンロードされることを保証する。他の実施形態において、タイムアウト期間はインサーキット・プログラミング・システムに永久にストアされ、ダウンロードされた値が永久にストアされた値と比較され、ダウンロード値が少なくとも永久にストアされた値と同程度に大きいことを保証する。もし、大きくないなら、永久にストアされた値が用いられる。

【0033】

本発明の好適な実施形態の上記の説明は、説明のみのためになされたものである。それらは、本発明を開示された正確な形状に限定されることを意図しない。明らかに、多く変形や変更が所謂当業者には明らかであろう。本発明の範囲は、請求項によって定義され、それらの均等物に及ぶことをイとしている。

【図面の簡単な説明】

【図 1】本発明の特徴によるインサーキット・プログラミング用の障害の許容システムの主な機能の幾つかの要素を示す。

【図 2 A】本発明の特徴による、インサーキット・プログラミング・システムのための障害の許容を与える動作のシーケンスを示すフローチャートである。

【図 2 B】本発明の特徴による、インサーキット・プログラミング・システムのための障害の許容を与える動作のシーケンスを示すフローチャートである。

【図 2 C】本発明の特徴による、インサーキット・プログラミング・システムのための障害の許容を与える動作のシーケンスを示すフローチャートである。



## フロントページの続き

- (74)代理人 100096194  
弁理士 竹内 英人
- (74)代理人 100074228  
弁理士 今城 俊夫
- (74)代理人 100084009  
弁理士 小川 信夫
- (74)代理人 100082821  
弁理士 村社 厚夫
- (74)代理人 100086771  
弁理士 西島 孝喜
- (74)代理人 100084663  
弁理士 箱田 篤
- (72)発明者 サン アルバート シー  
台湾 タイペイ ネイヒュ ネイヒュ ロード セクション 1 レーン 285 アレイ 69  
ナンバー 40 4エフ
- (72)発明者 リー チー エイチ  
台湾 タイペイ サン チュン チュン チャン ノース ロード ナンバー 293 2エフ
- (72)発明者 チェン チャン エル  
台湾 シンチュウ ドン ナルン ストリート レーン 210 アレイ 18 ナンバー 56  
6エフ

## 合議体

審判長 赤川 誠一

審判官 野仲 松男

審判官 富吉 伸弥

- (56)参考文献 特開平8 - 255084号公報(JP, A)  
特開平8 - 30450号公報(JP, A)  
特開平6 - 175829号公報(JP, A)  
特開平9 - 153897号公報(JP, A)  
特開平6 - 19719号公報(JP, A)

- (58)調査した分野(Int.Cl., DB名)

G06F 9/06 420T