

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2014-221135

(P2014-221135A)

(43) 公開日 平成26年11月27日(2014.11.27)

(51) Int.Cl.	F 1	テーマコード (参考)
A 6 3 F 7/02 (2006.01)	A 6 3 F 7/02 3 2 O	2 C 0 8 8
	A 6 3 F 7/02 3 2 6 Z	2 C 3 3 3

審査請求 未請求 請求項の数 1 O L (全 241 頁)

(21) 出願番号	特願2013-101936 (P2013-101936)	(71) 出願人	000148922
(22) 出願日	平成25年5月14日 (2013. 5. 14)		株式会社大一商会
			愛知県北名古屋市沖村西ノ川1番地
		(74) 代理人	110001151
			あいわ特許業務法人
		(72) 発明者	市原 高明
			愛知県北名古屋市沖村西ノ川1番地 株式
			会社大一商会内
		(72) 発明者	佐藤 義浩
			愛知県北名古屋市沖村西ノ川1番地 株式
			会社大一商会内
		(72) 発明者	柴田 昌範
			愛知県北名古屋市沖村西ノ川1番地 株式
			会社大一商会内

最終頁に続く

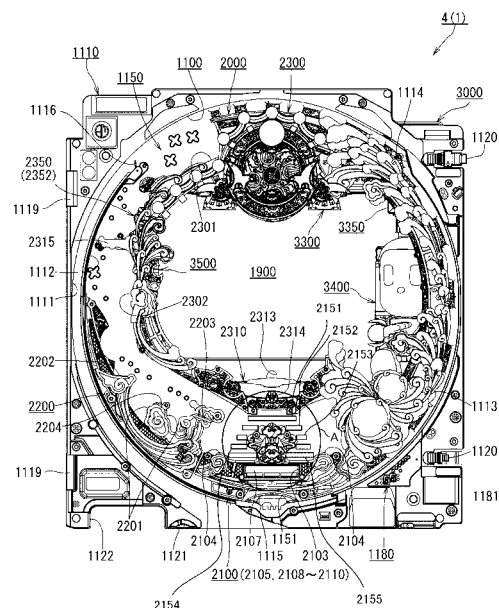
(54) 【発明の名称】 遊技機

(57) 【要約】

【課題】 演出表示装置から離れた場所に設けられた接触型入力装置の位置及び操作タイミングを確実に示唆することのできる遊技機を提供する。

【解決手段】 遊技機において、遊技盤を透明とし、透明な遊技盤の後側に、接触型入力装置の操作を示唆し、遊技者が視認可能な操作発光装置を備える。これにより、遊技盤上の始動口、大入賞口、可動片等に妨げられることなく、操作発光装置を配置することができるようになるため、操作発光装置の配置する箇所や個数を自由に設定することができるようになり、遊技の興趣の低下を抑制することができる。

【選択図】 図109



【特許請求の範囲】

【請求項 1】

遊技者の操作によって遊技媒体が打込まれる遊技領域を有した透明な遊技盤と、
該遊技盤を前側から脱着可能に支持する本体枠と、
扉枠と、
を備え、
前記遊技盤は、所定の演出画像を表示する演出表示装置を備え、
前記扉枠は、
前記本体枠の前面に対して開閉可能に支持されると共に、閉鎖した時に該本体枠に支持された前記遊技盤の少なくとも前記遊技領域が遊技者側へ臨む遊技窓を有した扉枠ベースと、
前記扉枠ベースの前面且つ前記遊技窓より下側に配置され、前方へ膨出すると共に前記遊技領域内へ打込むための遊技媒体を貯留可能な貯留部を有する貯留ユニットと、
前記貯留ユニットに配置され、遊技者が操作可能な接触型入力装置と、
を備えた遊技機であって、
前記透明な遊技盤の後側に、前記接触型入力装置の操作を示唆し、遊技者が視認可能な操作発光装置
を備えたことを特徴とする遊技機。

10

【発明の詳細な説明】

【技術分野】

20

【0001】

本発明は、いわゆる弾球式遊技機（以下、「パチンコ機」ともいう）或いは回動式遊技機などの遊技機に関するものである。

【背景技術】

【0002】

近年のパチンコ機においては、単に、遊技球を遊技盤の遊技領域に形成された始動口に受け入れさせることにより大当たり抽選において当選させることのみならず、遊技者からの操作を受け付ける演出ボタンを備え、所定の演出時に遊技者からの操作を受け付けて演出を切り換えることによって、遊技者に対して参加を促すものが存在する（以下「遊技者参加型演出」という）。このような遊技者参加型演出では、一般的に演出ボタンを叩かせるような操作要求演出を実行した後、この操作要求演出に応答して遊技者が演出ボタンを叩くように操作することより、演出上、上述した大当たり抽選の結果と思しき内容が示唆されるようになっている。このような内容に接した遊技者は、もしかしたら大当たり抽選に当選しているのではないかとの淡い期待を抱きつつ遊技を継続するようになるため、遊技に対する飽きを感じにくくなる（特許文献 1 参照）。

30

【0003】

また、遊技者による接触操作を検出可能であり、当該接触操作を検出した場合に接触位置を示す検出信号を出力するタッチパネルを上皿に備え、演出表示装置における変動表示ゲームの実行中、タッチパネルにより接触操作が検出された場合に、当該タッチパネルから出力された検出信号に基づいて遊技者による操作態様を判断し、当該操作態様に応じて、表示装置における飾り特別図柄の挙動（動きや速度等）変更を可能としたり、演出用可動役物の作動態様を制御可能とすることで、遊技者の操作意欲を効果的に高め、十分に興趣を高めるようにした遊技機が提案されている（特許文献 2 参照）。

40

【先行技術文献】

【特許文献】

【0004】

【特許文献 1】特開 2013-034682 号公報

【特許文献 2】特開 2011-167215 号公報

【発明の概要】

【発明が解決しようとする課題】

50

【0005】

ところで、特許文献1に記載の遊技機の遊技者参加型演出においては、演出ボタンを叩くことによって遊技者が遊技に参加しているような感覚となるが、その操作は単に演出ボタンを叩くだけであって遊技者の操作の手法が単純になってしまい、遊技に対する飽きが生じてしまうおそれがある。

【0006】

特許文献2に記載の遊技機は、タッチパネルにより接触操作（スライド操作）が検出された場合に、演出表示装置における飾り特別図柄の挙動を変更したりできるものであるが、タッチパネルは上皿に設けられていて演出表示装置とは離れた場所に設けられており、また、演出ボタンの場合と異なりタッチパネルは接触可能な範囲が広いこともあり、どのようなタイミングでどのように接触させればよいか分かりにくくなるというおそれがある。

10

【0007】

そこで、本発明は、このような事情に鑑みてなされたものであり、その目的は、演出表示装置から離れた場所に設けられた接触型入力装置の位置及び操作タイミングを確実に示唆することのできる遊技機を提供することにある。

【課題を解決するための手段】

【0008】

（手段1）遊技者の操作によって遊技媒体が打込まれる遊技領域を有した透明な遊技盤と、該遊技盤を前側から脱着可能に支持する本体枠と、扉枠とを備え、前記遊技盤は、所定の演出画像を表示する演出表示装置を備え、前記扉枠は、前記本体枠の前面に対して開閉可能に支持されると共に、閉鎖した時に該本体枠に支持された前記遊技盤の少なくとも前記遊技領域が遊技者側へ臨む遊技窓を有した扉枠ベースと、前記扉枠ベースの前面且つ前記遊技窓より下側に配置され、前方へ膨出すると共に前記遊技領域内へ打込むための遊技媒体を貯留可能な貯留部を有する貯留ユニットと、前記貯留ユニットに配置され、遊技者が操作可能な接触型入力装置と、を備えた遊技機であって、前記透明な遊技盤の後側に、前記接触型入力装置の操作を示唆し、遊技者が視認可能な操作発光装置を備えたことを特徴とする遊技機。

20

【0009】

手段1に係る遊技機は、透明な遊技盤の後側に、接触型入力装置の操作を示唆し、遊技者が視認可能な操作発光装置を備える構成としている。操作発光装置を透明な遊技盤の後側に設ける構成とすることによって、遊技盤上の、特に演出表示装置と接触型入力装置との間に設けられている始動口、大入賞口、可動片等に妨げられることなく、操作発光装置を配置することができるようになるため、操作発光装置の配置する場所や個数を自由に設定することができるようになり、例えば演出表示装置と接触型入力装置との間に連続するように複数の操作発光装置を配置するといったことが可能となり、遊技者が接触型入力装置の位置及び操作タイミングを確実に把握できるため、遊技の興趣の低下を抑止することができる。

30

【0010】

（手段2）遊技者の操作によって遊技媒体が打込まれる遊技領域を有した透明な遊技盤と、該遊技盤を前側から脱着可能に支持する本体枠と、扉枠と、を備え、前記遊技盤は、所定の演出画像を表示する演出表示装置を備え、前記扉枠は、前記本体枠の前面に対して開閉可能に支持されると共に、閉鎖した時に該本体枠に支持された前記遊技盤の少なくとも前記遊技領域が遊技者側へ臨む遊技窓を有した扉枠ベースと、前記扉枠ベースの前面且つ前記遊技窓より下側に配置され、前方へ膨出すると共に前記遊技領域内へ打込むための遊技媒体を貯留可能な貯留部を有する貯留ユニットと、前記貯留ユニットに配置され、遊技者が操作可能な接触型入力装置と、を備えた遊技機であって、前記透明な遊技盤の後側に、前記接触型入力装置の操作状態を示し、遊技者が視認可能な操作発光装置を備えたことを特徴とする遊技機。

40

【0011】

50

手段２に係る遊技機は、透明な遊技盤の後側に、接触型入力装置の操作状態を示し、遊技者が視認可能な操作発光装置を備える構成としている。操作発光装置を透明な遊技盤の後側に設ける構成とすることによって、遊技盤上の、特に演出表示装置と接触型入力装置との間に設けられている始動口、大入賞口、可動片等に妨げられることなく、操作発光装置を配置することができるようになるため、操作発光装置の配置する場所や個数を自由に設定することができるようになり、例えば演出表示装置と接触型入力装置との間に連続するように複数の操作発光装置を配置するといったことが可能となり、接触型入力装置（タッチパネル）の操作が有効に行われていることを遊技者が認識することができるため、遊技の興趣の低下を抑止することができる。

【００１２】

（手段３）遊技者の操作によって遊技媒体が打込まれる遊技領域を有した透明な遊技盤と、該遊技盤を前側から脱着可能に支持する本体枠と、扉枠と、を備え、前記遊技盤は、所定の演出画像を表示する演出表示装置を備え、前記扉枠は、前記本体枠の前面に対して開閉可能に支持されると共に、閉鎖した時に該本体枠に支持された前記遊技盤の少なくとも前記遊技領域が遊技者側へ臨む遊技窓を有した扉枠ベースと、前記扉枠ベースの前面且つ前記遊技窓より下側に配置され、前方へ膨出すると共に前記遊技領域内へ打込むための遊技媒体を貯留可能な貯留部を有する貯留ユニットと、前記貯留ユニットに配置され、遊技者が操作可能な接触型入力装置と、を備えた遊技機であって、前記透明な遊技盤の後側に、前記接触型入力装置の操作の示唆及び操作状態を示す操作発光装置を備えたことを特徴とする遊技機。

【００１３】

手段３に係る遊技機によれば、透明な遊技盤の後側に操作発光装置を設け、遊技者に接触型入力装置の操作の示唆をし、かつ、遊技者の接触型入力装置の操作状態に対応して操作発光装置が発光することで、遊技者が接触型入力装置の位置及び操作タイミングを確実に把握でき、接触型入力装置（タッチパネル）の操作が有効に行われていることを認識することが可能となり、遊技の興趣の低下を抑止することができる。

【００１４】

（手段４）手段１～３のいずれかの遊技機において、前記演出表示装置と前記接触型入力装置の間に前記操作発光装置が複数配置されていることを特徴とする遊技機。

手段４に係る遊技機によれば、複数の操作発光装置を、演出表示装置と接触型入力装置の間の領域に配置するようにしたことにより、遊技者への接触型入力装置の操作の示唆や、接触型入力装置の操作状態の通知を、よりの確に行うことが可能となる。

【００１５】

（手段５）手段４の遊技機において、前記複数配置されている操作発光装置は、前記演出表示装置側の操作発光装置の幅よりも、前記接触型入力装置側の操作発光装置の幅の方が広いことを特徴とする遊技機。

手段５に係る遊技機によれば、一般的に行われている、演出表示装置の下部に始動口を配置した構成であっても、接触型入力装置側の操作発光装置の幅の方が広く構成されているため、始動口によって、操作発光装置が見えなくなってしまうということがなく、遊技者への接触型入力装置の操作の示唆や、接触型入力装置の操作状態の通知を、より確実に行うことが可能となる。また、遊技機に用いられている遊技パネルとして透明なものを用いて、操作発光装置を遊技パネルの後側に備えることとしているので、始動口等が配置されている箇所であっても、操作発光装置の配置に支障となることがない。

【００１６】

（手段６）手段４又は５の遊技機において、前記演出表示装置側の操作発光装置よりも、前記接触型入力装置側の操作発光装置の方の、光量を低くすることを特徴とする遊技機。

遊技機の遊技盤上において、大当たり時に開放される大入賞口は、遊技盤における最下部に近い位置に配置されていることが通常であり、大当たり時の大入賞口の開放時には、遊技者は大入賞口に流れ込む遊技球を注視することが通常である。また、遊技機によっては、

大当たり状態になっても、確率変動状態か非確率変動状態かについては、大当たり状態となった後に遊技者に通知するタイプのものがあり、遊技者による操作が求められる場合がある。そのような場合、遊技者による操作によって、遊技盤上の操作発光装置を発光演出させることもあるが、その際に、大入賞口近傍の、接触型入力装置側の操作発光装置が高い光量で点灯すると、大入賞口への遊技球の流れ込みを注視している遊技者の目の負担になりかねない。手段６に係る遊技機によれば、演出表示装置側の操作発光装置よりも、接触型入力装置側の操作発光装置の方の光量を低く抑えているため、大当たり時の大入賞口の開放時に、大入賞口への遊技球の流れ込みを遊技者が注視していたとしても、目の負担になることが少なく、快適に遊技を継続することが可能となる。

【００１７】

（手段７）手段１～３のいずれかの遊技機において、前記操作発光装置は、前記演出表示装置と前記接触型入力装置との間の遊技盤の領域に一体で配置されていることを特徴とする遊技機。

手段７に係る遊技機によれば、演出表示装置と接触型入力装置との間の遊技盤の領域に広がるように操作発光装置を設けたことにより、演出表示装置と接触型入力装置との間の領域を連続的に操作発光装置で示唆や通知を行うようにすることが可能となり、操作の示唆や操作状態の通知をよりの確に行うことが可能となる。

【００１８】

（手段８）手段１又は３の遊技機において、前記操作発光装置による操作の示唆が行われてから所定時間内に遊技者による操作が行われない場合に、再度操作の示唆が行われることを特徴とする遊技機。

手段８に係る遊技機によれば、操作発光装置による操作の示唆が行われても遊技者が気付かず、所定時間が経過したときには、再度操作の示唆が行われるため、遊技者により確実に接触型入力装置への操作の示唆を行うことができる。

【発明の効果】

【００１９】

本発明によれば、演出表示装置から離れた場所に設けられた接触型入力装置の位置及び操作タイミングを確実に示唆することのできる遊技機を提供することができる。

【図面の簡単な説明】

【００２０】

【図１】パチンコ遊技機の外枠に対して本体枠を開放し、本体枠に対して扉枠を開放した状態を示す斜視図である。

【図２】パチンコ遊技機の正面図である。

【図３】パチンコ遊技機の背面図である。

【図４】外枠の正面斜視図である。

【図５】本体枠の正面斜視図である。

【図６】本体枠における基板ユニットの背面斜視図である。

【図７】扉枠の斜視図である。

【図８】遊技盤の正面図である。

【図９】図８の遊技盤を分解して前から見た分解斜視図である。

【図１０】パチンコ遊技機に取り付けた状態で遊技盤における機能表示ユニットを拡大して示す正面図である。

【図１１】主制御基板、払出制御基板及び周辺制御基板のブロック図である。

【図１２】図１１のつづきを示すブロック図である。

【図１３】主基板を構成する払出制御基板とＣＲユニット及び度数表示板との電気的な接続を中継する遊技球等貸出装置接続端子板に入出力される各種検出信号の概略図である。

【図１４】図１１のつづきを示すブロック図である。

【図１５】周辺制御ＭＰＵの概略を示すブロック図である。

【図１６】液晶及び音制御部における音源内蔵ＶＤＰ周辺のブロック図である。

【図１７】パチンコ遊技機の電源システムを示すブロック図である。

10

20

30

40

50

- 【図 1 8】図 1 7 のつづきを示すブロック図である。
- 【図 1 9】主制御基板の回路を示す回路図である。
- 【図 2 0】停電監視回路を示す回路図である。
- 【図 2 1】主制御基板と周辺制御基板との基板間の通信用インターフェース回路を示す回路図である。
- 【図 2 2】払出制御部の回路等を示す回路図である。
- 【図 2 3】払出制御入力回路を示す回路図である。
- 【図 2 4】図 2 3 の続きを示す回路図である。
- 【図 2 5】払出モータ駆動回路を示す回路図である。
- 【図 2 6】C R ユニット入出力回路を示す回路図である。 10
- 【図 2 7】主制御基板との各種入出力信号、及び外部端子板への各種出力信号を示す入出力図である。
- 【図 2 8】主制御基板から払出制御基板へ送信される各種コマンドの一例を示すテーブルである。
- 【図 2 9】主制御基板から周辺制御基板へ送信される各種コマンドの一例を示すテーブルである。
- 【図 3 0】図 2 9 の主制御基板から周辺制御基板へ送信される各種コマンドのつづきを示すテーブルである。
- 【図 3 1】主制御基板が受信する払出制御基板からの各種コマンドの一例を示すテーブルである。 20
- 【図 3 2】主制御側電源投入時処理の一例を示すフローチャートである。
- 【図 3 3】図 3 2 の主制御側電源投入時処理のつづきを示すフローチャートである。
- 【図 3 4】主制御側タイマ割り込み処理の一例を示すフローチャートである。
- 【図 3 5】払出制御部電源投入時処理の一例を示すフローチャートである。
- 【図 3 6】図 3 5 の払出制御部電源投入時処理のつづきを示すフローチャートである。
- 【図 3 7】図 3 6 に続いて払出制御部電源投入時処理のつづきを示すフローチャートである。
- 【図 3 8】払出制御部タイマ割り込み処理の一例を示すフローチャートである。
- 【図 3 9】回転角スイッチ履歴作成処理の一例を示すフローチャートである。
- 【図 4 0】スプロケット定位置判定スキップ処理の一例を示すフローチャートである。 30
- 【図 4 1】球がみ判定処理の一例を示すフローチャートである。
- 【図 4 2】賞球用賞球ストック数加算処理の一例を示すフローチャートである。
- 【図 4 3】貸球用賞球ストック数加算処理の一例を示すフローチャートである。
- 【図 4 4】ストック監視処理の一例を示すフローチャートである。
- 【図 4 5】払出球がみ動作判定設定処理の一例を示すフローチャートである。
- 【図 4 6】払出設定処理の一例を示すフローチャートである。
- 【図 4 7】球がみ動作設定処理の一例を示すフローチャートである。
- 【図 4 8】リトライ動作監視処理の一例を示すフローチャートである。
- 【図 4 9】不整合カウンタリセット判定処理の一例を示すフローチャートである。
- 【図 5 0】エラー解除操作判定処理の一例を示すフローチャートである。 40
- 【図 5 1】球貸しによる払出動作時の信号処理（ア）、C R ユニットからの入力信号確認処理（イ）を示すタイミングチャートである。
- 【図 5 2】周辺制御部電源投入時処理の一例を示すフローチャートである。
- 【図 5 3】周辺制御部 V ブランク割り込み処理の一例を示すフローチャートである。
- 【図 5 4】周辺制御部 1 m s タイマ割り込み処理の一例を示すフローチャートである。
- 【図 5 5】周辺制御部コマンド受信割り込み処理の一例を示すフローチャートである。
- 【図 5 6】周辺制御部停電予告信号割り込み処理の一例を示すフローチャートである。
- 【図 5 7】メンテナンス画面の表示内容の一例を示す図である。
- 【図 5 8】大当たり中に店員を呼び出すべき旨の表示内容を示す図である。
- 【図 5 9】サービスモード画面の表示内容の一例を示す図である。 50

- 【図 6 0】休憩タイマー設定画面の表示内容の一例を示す図である。
- 【図 6 1】休憩中画面の表示内容の一例を示す図である。
- 【図 6 2】操作メニュー画面の一例を示す図である。
- 【図 6 3】操作メニュー画面の一例を示す図である。
- 【図 6 4】操作メニュー画面の一例を示す図である。
- 【図 6 5】操作メニュー画面の一例を示す図である。
- 【図 6 6】操作メニュー画面の一例を示す図である。
- 【図 6 7】選択表示物のタイトルが表示された一例を示す図である。
- 【図 6 8】選択表示物のタイトルが表示された一例を示す図である。
- 【図 6 9】操作メニュー画面の一例を示す図である。 10
- 【図 7 0】操作メニュー画面の一例を示す図である。
- 【図 7 1】操作メニュー画面の一例を示す図である。
- 【図 7 2】操作メニュー画面の一例を示す図である。
- 【図 7 3】音量調整画面の一例を示す図である。
- 【図 7 4】音量調整画面の一例を示す図である。
- 【図 7 5】音量調整画面の一例を示す図である。
- 【図 7 6】音量調整画面の一例を示す図である。
- 【図 7 7】音量調整画面の一例を示す図である。
- 【図 7 8】遊技機の正面図である。
- 【図 7 9】扉枠の斜視図である。 20
- 【図 8 0】タッチパネル付近の拡大図である。
- 【図 8 1】遊技盤の正面図である。
- 【図 8 2】遊技機の正面拡大図である。
- 【図 8 3】主制御基板での第一当り抽選に関する機能的な構成を示すブロック図である。
- 【図 8 4】主制御基板での第二当り抽選に関する機能的な構成を示すブロック図である。
- 【図 8 5】周辺制御基板での演出に関する機能的な構成を示すブロック図である。
- 【図 8 6】遊技盤側液晶表示装置、上皿側液晶表示装置、タッチパネルおよび複数の発光装置を用いた特定当り演出の一例を示す図である。
- 【図 8 7】図 8 6 の特定当り演出のつづきを示す図である。
- 【図 8 8】図 8 7 の特定当り演出のつづきを示す図である。 30
- 【図 8 9】図 8 8 の特定当り演出のつづきを示す図である。
- 【図 9 0】図 8 9 の特定当り演出のつづきを示す図である。
- 【図 9 1】図 9 0 の特定当り演出のつづきを示す図である。
- 【図 9 2】図 9 1 の特定当り演出のつづきを示す図である。
- 【図 9 3】図 9 1 の発光態様の次に出現する演出であって、遊技盤側液晶表示装置、上皿側液晶表示装置、タッチパネルおよび複数の発光装置を用いた特定外れ演出の一例を示す図である。
- 【図 9 4】図 9 3 の特定外れ演出のつづきを示す図である。
- 【図 9 5】図 9 4 の特定外れ演出のつづきを示す図である。
- 【図 9 6】当りの場合のリンクランプの発光態様のバリエーションを示す図である。 40
- 【図 9 7】外れの場合のリンクランプの発光態様のバリエーションを示す図である。
- 【図 9 8】タッチパネル部への示唆の例を示す図である。
- 【図 9 9】タッチパネル部への示唆の例のつづきを示す図である。
- 【図 1 0 0】タッチパネル部付近の拡大図である。
- 【図 1 0 1】タッチパネルへの操作の示唆をする際の発光態様の一例を示す図である。
- 【図 1 0 2】タッチパネルへの操作の示唆をする際の発光態様の一例の続きを示す図である。
- 【図 1 0 3】タッチパネルへの操作の示唆をする際の発光態様の別の例を示す図である。
- 【図 1 0 4】タッチパネルへの操作の示唆をする際の発光態様の別の例の続きを示す図である。 50

【図１０５】タッチパネルへの操作の示唆をする際の発光態様のまた別の例、及び示唆後に遊技者が操作を行わなかった時の状態を示す図である。

【図１０６】タッチパネルへの操作の示唆をする際の発光態様のまた別の例、及び示唆後に遊技者が操作を行わなかった時の状態の続きを示す図である。

【図１０７】発光装置によるタッチパネルの操作状態を示す際の発光態様を示す図である。

【図１０８】発光装置によるタッチパネルの操作状態を示す際の発光態様を示す図である。

【図１０９】遊技盤の正面図である。

【図１１０】タッチパネルへの操作の示唆をする際の遊技盤発光装置の発光態様の例を示す図である。

10

【図１１１】タッチパネルへの操作の示唆をする際の遊技盤発光装置の発光態様の別の例を示す図である。

【図１１２】遊技盤発光装置によるタッチパネルの操作状態を示す際の発光態様の例を示す図である。

【図１１３】大当り後演出の一例を示す図である。

【図１１４】大当り後演出において、確率変動状態となる場合の状態を示す図である。

【図１１５】大当り後演出において、非確率変動状態となる場合の状態を示す図である。

【図１１６】遊技盤の正面図である。

【図１１７】タッチパネルへの操作の示唆をする際の遊技盤発光装置の発光態様の例を示す図である。

20

【図１１８】遊技盤発光装置によるタッチパネルの操作状態を示す際の発光態様の例を示す図である。

【発明を実施するための形態】

【００２１】

[１．パチンコ遊技機の全体構成]

以下、本発明の遊技機としてのパチンコ遊技機について図面を参照して説明する。まず、図１～図３を参照して実施形態に係るパチンコ遊技機の全体について説明する。図１は実施形態に係るパチンコ遊技機の外枠に対して本体枠を開放し、本体枠に対して扉枠を開放した状態を示す斜視図であり、図２はパチンコ遊技機の正面図であり、図３はパチンコ遊技機の背面図である。

30

【００２２】

パチンコ遊技機１は、図１～図３に示すように、遊技ホールの島設備（図示しない）に設置される外枠２と、外枠２に開閉自在に軸支され前側が開放された箱枠状の本体枠３と、本体枠３に前側から装着固定され遊技媒体としての遊技球が打ち込まれる遊技領域１１００を有した遊技盤４と、本体枠３及び遊技盤４の前面を遊技者側から閉鎖するように本体枠３に対して開閉自在に軸支された扉枠５とを備えている。このパチンコ遊技機１の扉枠５には、遊技盤４の遊技領域１１００が遊技者側から視認可能となるように形成された遊技窓１０１と、遊技窓１０１の下方に配置され遊技球を貯留する皿状の上皿３０１及び下皿３０２（図７を参照）と、上皿３０１に貯留された遊技球を遊技盤４の遊技領域１１００内へ打ち込むために遊技者が操作するハンドル装置５００と、を備えている。

40

【００２３】

また、パチンコ遊技機１は、正面視において、外枠２、本体枠３、及び扉枠５がそれぞれ上下方向へ延びた縦長の矩形状に形成されており、それぞれの左右方向の横幅が略同じ寸法とされているとともに、上下方向の縦幅の寸法が、外枠２に対して本体枠３及び扉枠５の寸法が若干短く形成されている。そして、本体枠３及び扉枠５よりも下側の位置において、外枠２の前面に装飾カバー２３が取り付けられており、扉枠５及び装飾カバー２３によって外枠２の前面が完全に閉鎖されるようになっている。また、外枠２、本体枠３、及び扉枠５は、上端が略揃うようにそれぞれが配置されるとともに、外枠２の左端前側の位置で本体枠３及び扉枠５が回転可能に軸支されており、外枠２に対して本体枠３及び扉

50

枠 5 の右端が前側へ移動することで開状態となるようになっている。

【0024】

また、パチンコ遊技機 1 は、正面視において、略円形状の遊技窓 101 を介して遊技球が打ち込まれる遊技領域 1100 が臨むようになっており、その遊技窓 101 の下側に前方へ突出するように二つの上皿 301 及び下皿 302 が上下に配置されている。また、扉枠 5 の前面右下隅部には、遊技者が操作するためのハンドル装置 500 が配置されており、上皿 301 内に遊技球が貯留されている状態で遊技者がハンドル装置 500 を回転操作すると、その回転角度に応じた打球強さで上皿 301 内の遊技球が遊技盤 4 の遊技領域 1100 内へ打ち込まれて、遊技をすることができるようになっている。

【0025】

扉枠 5 の遊技窓 101 は、透明なガラスユニット 590 によって閉鎖されており、遊技者から遊技領域 1100 内を視認することができるものの、遊技者が遊技領域 1100 内へ手等を挿入して遊技領域 1100 内の遊技球や障害釘、各種入賞口や役物等に触ることができないようになっている。

【0026】

[2. 外枠の全体構成]

次に、遊技ホールの島設備に設置される外枠 2 について、図 4 を参照して説明する。図 4 は外枠の正面斜視図である。外枠 2 は、図 4 に示すように、横方向へ延びる上下の上枠板 10 及び下枠板 11 と、縦（上下）方向へ延びる左右の側枠板 12, 13 と、それぞれの枠板 10, 11, 12, 13 の端部を連結する四つの連結部材 14 と、を備えており、連結部材 14 で各枠板 10, 11, 12, 13 同士を連結することで縦長の矩形状（方形状）に組立てられている。外枠 2 における上枠板 10 及び下枠板 11 は、所定厚さの無垢材（例えば、木材、合板、等）により形成されている。なお、上枠板 10 における左側端部の上面及び前面には、後述する上支持金具 20 が取り付けられている。

【0027】

一方、側枠板 12, 13 は、一定断面形状の軽量金属型材（例えば、アルミ合金）とされている。なお、側枠板 12, 13 の外側側面及び内側側面には、上下方向へ延びた複数の溝が形成されており、パチンコ遊技機 1 を遊技ホールのパチンコ島設備に設置する際に、作業者の指掛けとなってパチンコ遊技機 1 を保持し易くすることができるようになっているとともに、外観の意匠性を高められるようになっている。

【0028】

外枠 2 は、上枠板 10 の左端上面に固定される上支持金具 20 と、上支持金具 20 と対向するように配置され左側の側枠板 12 における下部内側の所定位置に固定される下支持金具 21 と、下支持金具 21 の下面を支持するように配置され左右の側枠板 12, 13 を連結するように固定される補強金具 22 と、補強金具 22 の前面に固定される装飾カバー 23 と、を備えている。上支持金具 20 及び下支持金具 21 は、本体枠 3 及び扉枠 5 を開閉可能に軸支するためのものである。上支持金具 20 における支持鉤穴 20c には、後述する本体枠 3 における上軸支金具 630 の軸支ピン 633（図 5 を参照）が着脱自在に係合されるようになっている。下支持金具 21 における支持突起 21d には、後述する本体枠 3 の本体枠軸支金具 644 に形成された本体枠軸支が挿入されるようになっており、下支持金具 21 の支持突起 21d を、本体枠 3 における本体枠軸支金具 644 の支持穴に挿入した後に、本体枠 3 の上軸支金具 630 の軸支ピン 633 を支持鉤穴 20c に係止することにより簡単に本体枠 3 を開閉自在に軸支することができるようになっている。

【0029】

また、外枠 2 は、右側の側枠板 13 の内側に、上下方向に所定距離離反して配置される二つの閉鎖板 24, 25（図 1 を参照）が取り付け固定されている。これら閉鎖板 24, 25 は、平面視で略 L 字状に形成されている。この閉鎖板 24, 25 は、外枠 2 に対して本体枠 3 を閉じる際に、本体枠 3 の開放側辺に沿って取り付けられる錠装置 1000（施錠装置）のフック部 1054, 1065（図 1 を参照）と係合するものであり、詳細は後述するが、錠装置 1000 のシリンダ錠 1010 に鍵を差し込んで一方に回転することに

10

20

30

40

50

より、フック部 1054, 1065 と閉鎖板 24, 25 との係合が外れて外枠 2 に対する本体枠 3 の閉鎖状態を解除することができるものである。

【0030】

[3. 本体枠の全体構成]

次に、外枠 2 の前面側に開閉自在に設けられる本体枠 3 について、図 5 及び図 6 を参照して説明する。図 5 は本体枠の正面斜視図であり、図 6 は本体枠における基板ユニットの背面斜視図である。本体枠 3 は、図 5 に示すように、本体枠 3 の骨格を形成するとともに前後方向に貫通し遊技盤 4 を保持するための矩形状の遊技盤保持口 601 を有した本体枠ベース 600 と、本体枠ベース 600 の正面視左側端部の上端及び下端にそれぞれ取り付けられ外枠 2 に軸支されるとともに扉枠 5 を軸支するための上軸支金具 630 及び下軸支金具 640 と、本体枠ベース 600 の下部前面に取り付けられ遊技盤 4 の遊技領域 1100 内へ遊技球を打ち込むための打球発射装置 650 と、本体枠ベース 600 の後側に取り付けられ皿ユニット 300 の上皿 301 へ遊技球を払い出すための賞球ユニット 700 と、本体枠ベース 600 の前面に取り付けられ本体枠 3 に対して扉枠 5 が開いた時に賞球ユニット 700 から扉枠 5 の皿ユニット 300 への遊技球の流れを遮断する球出口開閉ユニット 790 と、を備えている。

10

【0031】

また、本体枠 3 は、本体枠ベース 600 の下部後面に取り付けられ遊技盤 4 を除く扉枠 5 や本体枠 3 に備えられた電氣的部品を制御するための各種の制御基板や電源基板 851 等を一纏めにしてユニット化した基板ユニット 800 と、本体枠ベース 600 における遊技盤保持口 601 の後側開口を覆う裏カバー 900 と、本体枠ベース 600 の正面視左側端部を被覆する側面防犯板 950 と、本体枠ベースの正面視右側端部に取り付けられ外枠 2 に対する本体枠 3 の開閉施錠、及び本体枠 3 に対する扉枠 5 の開閉施錠をする錠装置 1000 と、を主に備えている。

20

【0032】

[3-1. 本体枠ベース]

次に、本体枠ベース 600 について説明する。本体枠ベース 600 は、合成樹脂によって一体成形されており、正面視の外形が扉枠 5 の外形に沿った縦長の矩形状とされているとともに、前後方向に所定量の奥行きを有するように形成されている。本体枠ベース 600 は、上部から下部へ向かって全体の約 3/4 の範囲内が前後方向へ矩形状に貫通し遊技盤 4 の外周を嵌合保持可能な遊技盤保持口 601 と、本体枠ベース 600 の正面視左辺を除く前端外周を形成するコ字状の前端枠部 602 と、前端枠部 602 の前面から後方へ向かって窪み、扉枠 5 における扉枠ベース本体 110 の下端から後方へ突出した扉枠突片 110c (図 1 を参照)、扉枠 5 の補強ユニット 150 における上側補強板金 151 の後方へ突出した上側の屈曲突片 167 (図 1 を参照) 及び開放側補強板金 153 の後方へ突出した開放側外折曲突片 164 (図 1 を参照) が挿入係合される係合溝 603 と、を備えている。

30

【0033】

また、本体枠ベース 600 は、遊技盤保持口 601 の下側から本体枠ベース 600 下端まで延出し前端枠部 602 の前端から所定量後側へ窪み左右方向へ板状に広がった下部後壁部 604 と、前端枠部 602 よりも内側で後方へ突出し遊技盤保持口 601 の内周壁を形成する周壁部 605 と、を備えている。周壁部 605 によって、コ字状の前端枠部 602 の自由端部 (正面視で上下の左側端部) 同士が連結されるようになっており、本体枠ベース 600 の外形が枠状となるようになっている。

40

【0034】

また、本体枠ベース 600 は、下部後壁部 604 の上端に遊技盤保持口 601 の下辺を形成すると共に遊技盤 4 が載置される遊技盤載置部 606 と、遊技盤載置部 606 の左右方向略中央から上方へ突出し遊技盤 4 における遊技パネル 1150 のアウト球排出溝と係合する位置決め突起 607 と、周壁部 605 における正面視右側内壁の所定位置に形成され遊技盤 4 の遊技盤止め具 1120 が止め付けられる遊技盤係止部

50

と、周壁部 605 の上側内壁から下方へ垂下し下端が遊技盤 4 の上端と当接可能な板状で左右方向に複数配置された上端規制リブ 609 と、を備えている。本体枠ベース 600 の位置決め突起 607 は、遊技盤 4 のアウト球排出溝と嵌合することで、遊技盤 4 の下端が左右方向及び後方向へ移動するのを規制することができるようになっている。また、遊技盤係止部は、遊技盤 4 の遊技盤止め具 1120 が係止されることで遊技盤 4 の正面視右辺が前後方向へ移動するのを規制することができるようになっている。なお、遊技盤 4 の正面視左辺は、詳細は後述するが、側面防犯板 950 の位置決め部材 956 によって前後方向への移動が規制されるようになっている。

【0035】

また、本体枠ベース 600 は、下部後壁部 604 が前端枠部 602 の前面よりも後側へ一段窪んだ位置に形成されており、下部後壁部 604 の正面視右側前面に、打球発射装置 650 の発射ソレノイド 654 がソレノイド収容凹部内に収容されるように前側から打球発射装置 650 が取り付けられるようになっている。この下部後壁部 604 の前面に打球発射装置 650 を取り付けられた状態では、打球発射装置 650 における発射レール 660 の上端よりも正面視左側に、左方向及び下方へ広がったファール空間 626 が形成されるようになっている。本実施形態では、本体枠 3 に対して扉枠 5 を閉じた状態とすると、ファール空間 626 の下部にファールカバーユニット 540 におけるファール球入口 542 e (図 1 を参照) が位置するようになっており、ファール空間 626 を下降した遊技球が、ファールカバーユニット 540 のファール球入口 542 e に受けられて、皿ユニット 300 における下皿 302 (図 7 を参照) へ排出されるようになっている。

【0036】

また、本体枠ベース 600 は、正面視で下部後壁部 604 の左右中央よりも左側に前後方向へ矩形状に貫通する開口部と、開口部の上側及び正面視左右両側に複数形成され前後方向に貫通した透孔 615 と、を備えている。この本体枠ベース 600 の開口部は、前側から中継端子板カバー 692 によって閉鎖されるようになっており、中継端子板カバー 692 の開口 692 a を通して、下部後壁部 604 の後面に取り付けられた基板ユニット 800 の主扉中継端子板 880 と周辺扉中継端子板 882 とが前側へ臨むようになっている。

【0037】

また、本体枠ベース 600 は、正面視で下部後壁部 604 の右端上部に前後方向に貫通した略円形のシリンダ錠貫通穴 611 の下側前面に、本体枠 3 に対する扉枠 5 の開放を検出するための扉枠開放スイッチ 618 が取り付けられており、本体枠 3 に対して扉枠 5 が開かれる (開放される) と、その押圧が解除されて扉枠 5 の開放を検出することができるようになっている。また、本体枠ベース 600 は、扉枠開放スイッチ 618 が取り付けられた位置よりも下側後面に、外枠 2 に対する本体枠 3 の開放を検出するための本体枠開放スイッチ 619 が取り付けられており、外枠 2 に対して本体枠 3 が開かれる (開放される) と、その押圧が解除されて本体枠 3 の開放を検出することができるようになっている。

【0038】

[3-2. 上軸支金具及び下軸支金具]

次に、上軸支金具 630 及び下軸支金具 640 について説明する。上軸支金具 630 及び下軸支金具 640 は、本体枠ベース 600 の正面視左端上下後面の金具取付部に、所定のビスを用いてそれぞれ取り付けることで、本体枠 3 に対して扉枠 5 を開閉可能に軸支することができるとともに、外枠 2 に対して本体枠 3 を開閉可能に軸支させることができるものである。

【0039】

上軸支金具 630 は、本体枠ベース 600 の上側の金具取付部に取り付けられ上下左右方向へ広がる板状の取付部 631 と、取付部 631 の上端から前方へ延出する板状の前方延出部 632 と、前方延出部 632 の前端付近から上方へ延びだすように突設された軸支ピン 633 と、軸支ピン 633 の正面視左側に配置され扉枠 5 の軸ピン 155 (図 7 を参照) が挿入される上下方向に貫通した扉枠軸支穴 634 と、前方延出部 632 の正面視左

側端部から下方へ垂下し扉枠 5 の開放側への回動端を規制するストッパと、を備えている。上軸支金具 6 3 0 は、取付部 6 3 1、前方延出部 6 3 2、及びストッパが、一枚の金属板を屈曲成形することで一体的に形成されている。

【0040】

下軸支金具 6 4 0 は、扉枠 5 を軸支するための扉枠軸支金具 6 4 2 と、扉枠軸支金具 6 4 2 の下側に配置され外枠 2 に対して本体枠 3 を軸支するための本体枠軸支金具 6 4 4 と、を備えている。下軸支金具 6 4 0 における扉枠軸支金具 6 4 2 は、本体枠ベース 6 0 0 の下側の金具取付部に取り付けられ上下左右方向へ広がる板状の取付部と、取付部の下端から前方へ延出する板状の前方延出部 6 4 2 b と、前方延出部 6 4 2 b の前端付近に上下方向へ貫通し扉枠 5 の軸ピン 1 5 7 (図 7 を参照) が挿入される扉枠軸支穴 6 4 2 c と、前方延出部 6 4 2 b の正面視左側端部から上方へ立設され扉枠 5 の開放側への回動端を規制するストッパ 6 4 2 d と、を備えている。この扉枠軸支金具 6 4 2 は、取付部、前方延出部 6 4 2 b、及びストッパ 6 4 2 d が、一枚の金属板を屈曲成形することで一体的に形成されている。

10

【0041】

また、下軸支金具 6 4 0 における本体枠軸支金具 6 4 4 は、本体枠ベース 6 0 0 の下側の金具取付部に取り付けられ上下左右方向へ広がる板状の取付部と、取付部の下端から前方へ延出する前方延出部 6 4 4 b と、前方延出部 6 4 4 b 前端付近に上下方向へ貫通した本体枠軸支穴と、を備えている。本体枠軸支金具 6 4 4 もまた、取付部、及び前方延出部 6 4 4 b が、一枚の金属板を屈曲成形することで一体的に形成されている。

20

【0042】

下軸支金具 6 4 0 は、扉枠軸支金具 6 4 2 の取付部と本体枠軸支金具 6 4 4 の取付部とが前後方向に重なった(接した)状態とされるときにも、扉枠軸支金具 6 4 2 の前方延出部 6 4 2 b と本体枠軸支金具 6 4 4 の前方延出部 6 4 4 b とが上下方向に所定距離離間した状態で、本体枠ベース 6 0 0 における下側の金具取付部に取り付けられるようになっている。

【0043】

上軸支金具 6 3 0 及び下軸支金具 6 4 0 は、本体枠ベース 6 0 0 に取り付けた状態で、上軸支金具 6 3 0 の軸支ピン 6 3 3 と、下軸支金具 6 4 0 の本体枠軸支穴とが同軸上に位置するようになっており、下軸支金具 6 4 0 における本体枠軸支金具 6 4 4 の本体枠軸支穴が、外枠 2 における下支持金具 2 1 の支持突起 2 1 d (図 4 を参照) に嵌合挿入されるように、本体枠軸支金具 6 4 4 の前方延出部 6 4 4 b を、下支持金具 2 1 の支持突出片 2 1 c (図 4 を参照) 上に載置した上で、上軸支金具 6 3 0 の軸支ピン 6 3 3 を、外枠 2 における上支持金具 2 0 の支持鉤穴 2 0 c (図 4 を参照) 内に挿入することで、本体枠 3 を外枠 2 に対して開閉可能に軸支させることができるようになっている。

30

【0044】

また、上軸支金具 6 3 0 及び下軸支金具 6 4 0 は、本体枠ベース 6 0 0 に取り付けた状態で、上軸支金具 6 3 0 の扉枠軸支穴 6 3 4 と、下軸支金具 6 4 0 の扉枠軸支穴 6 4 2 c とが同軸上に位置するようになっており、下軸支金具 6 4 0 における扉枠軸支金具 6 4 2 の扉枠軸支穴 6 4 2 c に、扉枠 5 の軸ピン 1 5 7 が挿入されるように扉枠 5 の下軸支部 1 5 8 (図 7 を参照) を扉枠軸支金具 6 4 2 の前方延出部 6 4 2 b 上に載置した上で、扉枠 5 の軸ピン 1 5 5 を、上軸支金具 6 3 0 の扉枠軸支穴 6 3 4 に挿入することで、本体枠 3 に対して扉枠 5 を開閉可能に軸支することができるようになっている。なお、本実施形態では、扉枠 5 の上側の軸ピン 1 5 5 は、上下方向へ摺動可能とされており、上軸支金具 6 3 0 の扉枠軸支穴 6 3 4 へ挿入させる際に、軸ピン 1 5 5 を一旦、下方へスライドさせて、扉枠 5 の上軸支部 1 5 6 と上軸支金具 6 3 0 の前方延出部 6 3 2 とが上下に重なるようにした上で、軸ピン 1 5 5 を上方へスライドさせることで扉枠軸支穴 6 3 4 へ挿入することができるようになっている。

40

【0045】

[3-3. 打球発射装置]

50

次に、打球発射装置 650 について説明する。打球発射装置 650 は、本体枠ベース 600 における下部後壁部 604 の前面所定位置に取り付けられる金属板の発射ベース 652 と、発射ベース 652 の下部後面に前側へ回転駆動軸 654 a が突出するように取り付けられる発射ソレノイド 654 と、発射ソレノイド 654 の回転駆動軸 654 a に一体回転可能に固定される打球槌 656 と、打球槌 656 の先端に固定される槌先 658 と、槌先 658 の移動軌跡上における所定位置を基端として正面視斜め左上へ延出し発射ベース 652 の前面に取り付けられる発射レール 660 と、発射レール 660 の基端上部に発射レール 660 との間で打球槌 656 先端の槌先 658 が通過可能とされると同時に遊技球が通過不能な隙間を形成し発射レール 660 の基端に遊技球を保持する球止め片 662 と、球止め片 662 によって発射レール 660 の基端に保持された遊技球を打球可能な打球位置よりも打球槌 656 (槌先 658) が発射レール 660 側へ回動するのを規制するストッパ 664 と、を備えている。

【0046】

この打球発射装置 650 における発射ソレノイド 654 は、詳細な図示は省略するが、回転駆動軸 654 a がハンドル装置 500 の回転操作角度に応じた強さ(速さ)で往復回動するようになっている。また、打球発射装置 650 の打球槌 656 は、発射ソレノイド 654 の回転駆動軸 654 a に固定される固定部 656 a と、固定部 656 a から緩やかな円弧状に延出し先端が回転駆動軸 654 a の軸心に対して法線方向を向き先端に槌先 658 が固定される棹部 656 b と、棹部 656 b に対して固定部 656 a を挟んで反対側へ延出しストッパ 664 と当接可能なストッパ部 656 c と、を備えている。打球槌 656 のストッパ部 656 c がストッパ 664 と当接することで、先端の槌先 658 が打球位置(正面視で反時計周りの方向の回動端)よりも発射レール 660 側へ回動するのが規制されるようになっている。

【0047】

打球発射装置 650 は、本体枠ベース 600 の下部後壁部 604 に取り付けられた状態においては、発射レール 660 の上端が左右方向の略中央で下部後壁部 604 の上端、つまり、遊技盤載置部 606 (遊技盤保持口 601 の下辺)よりも下方に位置するようになっており、遊技盤保持口 601 に保持された遊技盤 4 における外レール 1111 の下端との間で、左右方向に所定幅で下方へ広がったファール空間 626 が形成されるようになっている。そして、打球発射装置 650 は、発射レール 660 よりも正面視左側のファール空間 626 を飛び越えるようにして遊技球を発射することで、遊技盤 4 の遊技領域 1100 内へ遊技球を打ち込むことができるようになっている。なお、本体枠 3 に対して扉枠 5 を閉じた状態においては、ファール空間 626 の下部に、扉枠 5 に取り付けられるファールカバーユニット 540 のファール球入口 542 e が位置するようになっており、遊技領域 1100 内へ打ち込まれずにファール球となった遊技球が、ファール空間 626 を落下してファール球入口 542 e へ受け入れられて、下皿 302 へ排出されるようになっている。

【0048】

[3-4. 賞球ユニット]

次に、賞球ユニット 700 について説明する。パチンコ遊技機 1 を設置するホールにおけるパチンコ島設備において、パチンコ島設備側からパチンコ遊技機 1 へ供給された遊技球を貯留した上で、所定の払出指示に基づいてパチンコ遊技機 1 の上皿 301 へ払い出すものである。この賞球ユニット 700 は、本体枠ベース 600 の後面に取り付けられる賞球ベース 710 と、賞球ベース 710 の後面上部に取り付けられパチンコ島設備側から供給される遊技球を受けると共に貯留する賞球タンク 720 と、賞球タンク 720 の下側に配置され賞球タンク 720 に貯留された遊技球を整列させて下流側へ送るタンクレールユニット 730 と、タンクレールユニット 730 によって整列された遊技球を所定の払出指示に基づいて払い出す賞球装置 740 と、賞球装置 740 によって払出された遊技球を皿ユニットの上皿 301 へ誘導することができると共に上皿 301 が遊技球で満タンになると払出された遊技球を下皿 302 側へ分岐誘導することができる満タン分岐ユニット 770 と、を主に備えている。

【0049】

また、賞球ユニット700は、賞球ベース710の後面に取り付けられる外部端子板784と、外部端子板784の後側を覆う外部端子板カバー786と、を備えている。

【0050】

[3-4-1. 賞球タンク]

賞球タンク720は、底壁部721の外周が外周壁部722で囲まれており、底壁部721上に所定量の遊技球を貯留することができるようになっている。また、賞球タンク720は、底壁部721の上面が、排出口723へ向かって低くなるように傾斜しており、底壁部721上の遊技球が排出口723へ向かって転動するようになっている。

【0051】

また、賞球タンク720は、軸部725に回動自在に軸支される二つの球ならし部材727を備えている。この球ならし部材727は、一端側が軸部725に軸支されるようになっていると共に内部に錘を保持しており、自重によって他端側が垂下するようになっている。この球ならし部材727は、後述するタンクレールユニット730内に垂下するようになり、タンクレールユニット730内を流通する遊技球をならして整列させることができるものである。

【0052】

[3-4-2. タンクレールユニット]

タンクレールユニット730は、賞球タンク720の下側に配置され左右方向へ長く延びたタンクレール731を備えている。このタンクレール731は、上方が開放された所定深さの樋状で前後方向に遊技球が二列で整列することが可能な幅（奥行）とされ、正面視左側（軸支側）端部が低くなるように底部が傾斜している。

【0053】

また、タンクレールユニット730は、タンクレール731の排出口上部に回転可能に支持される整列歯車732と、整列歯車732の上部を覆う歯車カバー733と、歯車カバー733の正面視右端と連続しタンクレール731の上部を閉鎖する球押え板734と、タンクレール731内に進退可能とされタンクレール731内の遊技球が排出口側へ転動するのを停止させることが可能な球止片735と、を備えている。整列歯車732は、タンクレール731の仕切壁によって二列に仕切られた遊技球の二つの流路と対応するように、前後方向に並んで二つ備えられている。

【0054】

[3-4-3. 賞球装置]

賞球装置740は、タンクレールユニット730の排出口から排出供給された遊技球を、所定の払出指示に基づいて皿ユニット300の上皿301へ払い出すためのものである。賞球装置740は、上端に開口し遊技球の外形よりも若干広い幅で上下方向の中央よりもやや下側の位置まで延出する供給通路と、供給通路の下端と連通し所定広さの空間を有した振分空間と、振分空間の背面視左側（開放側）下端と連通し略く字状に曲がって背面視左側面に開口する賞球通路と、振分空間の背面視右側（軸支側）下端と連通し下方へ延出して下端に開口する球抜通路と、を備えている。この供給通路、振分空間、賞球通路、及び球抜通路は、後方へ開放された状態で形成されている。

【0055】

賞球装置740は、払出モータ744の回転軸に一体回転可能に固定されモータ支持板の後側に配置される第1ギアと、第1ギアと噛合する第2ギアと、第2ギアと噛合する第3ギアと、第3ギアとともに一体回転し振分空間内に配置される払出回転体と、払出回転体とは第3ギアを挟んで反対側に一体回転可能に固定され周方向に等間隔で複数（本実施形態では、3つ）の検出スリットが形成された回転検出盤と、を備えるとともに、供給通路内の遊技球の有無を検出するための球切れスイッチ750と、賞球通路内を流下する遊技球を検出するための計数スイッチ751と、払出回転体と一体回転する回転検出盤に形成された検出スリットを検出するための回転角スイッチ752と、回転角スイッチ752を保持する回転角スイッチ基板753と、払出モータ744、球切れスイッチ750、計

10

20

30

40

50

数スイッチ751、及び回転角スイッチ752と後述する払出制御基板との接続を中継する賞球ケース内基板754と、を備えている。

【0056】

払出回転体は、周方向に等間隔でそれぞれ1つの遊技球を収容可能な大きさの3つの凹部を備えており、払出回転体が回転することで、供給通路から供給された遊技球が1球ずつ凹部に収容されて、賞球通路又は球拔通路側へ払い出すことができるようになっている。また、払出回転体と一体回転する回転検出盤に形成された3つの検出スリットは、回転検出盤の外周に等分(120度ごと)に形成されるとともに、払出回転体の凹部間と対応する位置にそれぞれ設けられており、検出スリットを回転角スイッチ752によって検出することで、払出回転体の回転位置を検出することができるようになっている。なお、本実施形態では、回転検出盤(払出回転体)の各検出スリット間(120度)の回転は、払出モータ744の18ステップの回転に相当するように設計されている。

10

【0057】

賞球装置740は、払出モータ744によって払出回転体が背面視反時計周りの方向へ回転させられると、供給通路内の遊技球が、賞球通路へ払出されるようになっており、払出回転体の回転によって賞球通路へ払出された遊技球は、計数スイッチ751によって1球ずつ数えられた上で賞球通路へ受け渡されるようになっている。一方、球抜き操作部材がホールの店員等により操作されると、供給通路内の遊技球が球拔通路へ払出されるようになっており、球拔通路へ払出された遊技球は、球拔通路の下端から後述する満タン分岐ユニット770を介してパチンコ遊技機1の後側外部へと排出することができるようになっている。

20

【0058】

[3-4-4. 満タン分岐ユニット]

満タン分岐ユニット770は、全体が後端から前端へ向かうに従って低くなるような箱状に形成されており、後端上部における左右方向の略中央に上方へ向かって開口し賞球装置740の賞球通路を流下してきた遊技球を受ける賞球受口と、賞球受口の下側に配置され左右方向へ広がった分岐空間と、分岐空間における賞球受口の直下から前側へ向かって遊技球を誘導する通常通路と、通常通路を流通した遊技球を前方へ放出し前端の正面視右端に開口した通常球出口774と、分岐空間における賞球受口の直下よりも背面視右側へ離れた位置から前側へ向かって遊技球を誘導する満タン通路と、満タン通路を流通した遊技球を前方へ放出し通常球出口774の正面視左側に開口した満タン球出口776と、を備えている。

30

【0059】

また、満タン分岐ユニット770は、後端上部の正面視左側端部に上方へ向かって開口し賞球装置740の球拔通路を流下してきた遊技球を受ける球拔受口と、球拔受口に受けられた遊技球を前側へ誘導する球拔通路と、球拔通路を流通した遊技球を前方へ放出し正面視左端で通常球出口774及び満タン球出口776よりも後方の位置で開口した球拔出口と、を備えている。

【0060】

満タン分岐ユニット770は、本体枠3に対して扉枠5を閉じた状態とすると、通常球出口774及び満タン球出口776が、それぞれ扉枠5におけるファールカバーユニット540の第一球入口542a及び第二球入口542c(図1を参照)と対向して連通するようになっており、通常球出口774から放出された遊技球は、ファールカバーユニット540の第一球入口542aを通して皿ユニット300の上皿301へ供給され、満タン球出口776から放出された遊技球は、ファールカバーユニット540の第二球入口542cを通して皿ユニット300の下皿302へ供給されるようになっている。また、球拔出口は、本体枠ベース600における本体枠ベース球拔通路の背面視右側上端と連通するように形成されており、球拔出口から放出された遊技球が本体枠ベース600の本体枠ベース球拔通路へ受け渡されるようになっている。

40

【0061】

50

皿ユニット 300 の上皿 301 が遊技球で満タンとなった状態で、更に賞球ユニット 700（賞球装置 740）から遊技球が払出されると、ファールカバーユニット 540 の第一球出口から上皿 301 側へ出られなくなった遊技球が、ファールカバーユニット 540 の第一球通路内で滞り、やがて、満タン分岐ユニット 770 における通常球出口 774 を通して上流の通常通路内も一杯になる。この状態で、賞球受口から分岐空間内へ侵入した遊技球は、通常通路内へ侵入することができず、分岐空間内で横方向へ移動し始め、横方向へ移動した遊技球が満タン通路内へ侵入して、満タン球出口からファールカバーユニット 540 の第二球入口 542c、第二球通路、そして第二球出口を介して皿ユニット 300 の下皿 302 へ供給されるようになっていく。

【0062】

10

〔3-5. 基板ユニット〕

次に、基板ユニット 800 について説明する。基板ユニット 800 は、図 6 に示すように、本体枠ベース 600 の下部後壁部の後面に取り付けられる基板ユニットベース 810 と、基板ユニットベース 810 の正面視左側後面に取り付けられるスピーカボックス 820 と、基板ユニットベース 810 の後面に取り付けられる電源基板ボックスホルダ 840 と、電源基板ボックスホルダ 840 の後面に取り付けられ後端がスピーカボックス 820 の後端と略同一面状となる大きさに形成される電源基板ボックス 850 と、電源基板ボックス 850 及びスピーカボックス 820 の後面に取り付けられる払出制御基板ボックス 860 と、払出制御基板ボックス 860 の正面視左側端部を覆うようにスピーカボックス 820 の後面に取り付けられる端子基板ボックス 870 と、基板ユニットベース 810 の前面に取り付けられる主扉中継端子板 880 及び周辺扉中継端子板 882 と、を備えている。

20

【0063】

電源基板ボックスホルダ 840 は、正面視で左右中央よりも左側前面に、上方へ開放され遊技盤 4 のアウト球排出部から排出された下方へ排出された遊技球を受ける排出球受部 841 と、排出球受部 841 で受けられた遊技球を下方へ誘導して排出する排出通路 842 と、排出通路 842 及び排出球受部 841 の横（正面視で右側）の前面に前方及び上方へ開放され電源基板ボックスホルダ 840 の後面全体が前側へ窪んだように形成され電源基板ボックス 850 の前端を収容可能なボックス収容部と、を備えている。

【0064】

30

また、電源基板ボックスホルダ 840 は、排出通路 842 の開放された前端側が基板ユニットベース 810 の後面によって閉鎖されるようになっていくとともに、基板ユニットベース 810 の開口部が排出通路 842 へ臨む位置に形成されており、本体枠ベース 600 における下部後壁部の後面に形成された本体枠ベース球抜通路を流通して基板ユニットベース 810 の開口部を通して基板ユニットベース 810 の後側へ流下した遊技球と、遊技盤 4 のアウト球排出部から排出されて排出球受部 841 で受けられた遊技球と、を排出通路 842 を通してパチンコ遊技機 1 の後側下方へ排出することができるようになっていく。

【0065】

40

電源基板ボックス 850 は、前方が開放された横長の箱状に形成されており、その前端開口を閉鎖するように取り付けられた電源基板 851 を備えている。この電源基板ボックス 850 は、電源基板 851 に取り付けられた各種電子部品が収容されるようになっており、上面及び下面に形成された複数のスリット 850a を介して、電子部品等からの熱を外側へ放出することができるようになっていく。なお、電源基板ボックス 850 の後面には、電源基板 851 に取り付けられた電源スイッチ 852 が臨むようになっていく。

【0066】

払出制御基板ボックス 860 は、横長で後方が開放された薄箱状のボックスベース 861 と、ボックスベース 861 内へ後側から嵌合し前方が開放された薄箱状のカバー 862 と、ボックスベース 861 の後面に取り付けられカバー 862 によって後面が覆われる払出制御基板 4110 と、を備えている。また、払出制御基板ボックス 860 は、背面視左

50

端から外方へ突出しボックススペース 8 6 1 及びカバー 8 6 2 の双方に形成された複数の分離切断部 8 6 3 を備えており、複数の分離切断部 8 6 3 の一箇所でボックススペース 8 6 1 とカバー 8 6 2 とがカシメ固定されている。これによってボックススペース 8 6 1 とカバー 8 6 2 とを分離するためには、分離切断部 8 6 3 を切断しないと分離できないようになっており、払出制御基板ボックス 8 6 0 を開くと、その痕跡が残るようになっている。したがって、払出制御基板ボックス 8 6 0 が不正に開閉させられたか否かが判るようになっている。なお、本実施形態では、検査等のために払出制御基板ボックス 8 6 0 を一回だけ開閉することができるようになっている。

【0067】

また、払出制御基板ボックス 8 6 0 は、払出制御基板 4 1 1 0 に取り付けられた操作スイッチ 8 6 0 a (エラー解除部)、及び検査用出力端子 8 6 0 c 等がカバー 8 6 2 を通して後方へ臨むようになっている。また、払出制御基板ボックス 8 6 0 は、主制御基板 4 1 0 0 等と接続するための各種接続用の端子が、カバー 8 6 2 を通して後方へ臨むようになっている。なお、操作スイッチ 8 6 0 a は、電源投入時において払出制御基板 4 1 1 0 のマイクロプロセッサに内蔵される R A M、及び主制御基板 4 1 0 0 のマイクロプロセッサに内蔵される R A M をクリアする場合に操作されたり、電源投入後においてエラー報知されている際に、そのエラーを解除するために操作されたりするようになっており、電源投入時における R A M クリアを行う機能と、電源投入後 (R A M クリアとして機能を奏する期間を経過した後) におけるエラー解除を行う機能と、を有している。この点についての詳細な説明を後述する。

【0068】

端子基板ボックス 8 7 0 は、スピーカボックス 8 2 0 の後面に取り付けられる基板ベース 8 7 1 と、基板ベース 8 7 1 の後面に取り付けられ後方へ向かって周辺パネル中継端子 8 7 2 が固定された枠周辺中継端子板 8 6 8 と、基板ベース 8 7 1 の後面に取り付けられ後方へ向かって C R ユニット中継端子 8 7 3 が固定された遊技球等貸出装置接続端子板 8 6 9 と、周辺パネル中継端子 8 7 2 と C R ユニット中継端子 8 7 3 とが後側へ臨むように基板ベース 8 7 1 の後側を覆う基板カバー 8 7 4 と、を備えている。周辺パネル中継端子 8 7 2 は、パチンコ遊技機 1 を設置するパチンコ島設備側に備えられたパチンコ遊技機 1 の稼動状態等を表示するための度数表示器と接続するためのものであり、C R ユニット中継端子 8 7 3 は、パチンコ遊技機 1 と隣接して設置される C R ユニットと接続するためのものである。

【0069】

主扉中継端子板 8 8 0 及び周辺扉中継端子板 8 8 2 は、本体枠 3 に取り付けられる遊技盤 4 に備えられた周辺制御基板 4 1 4 0 や基板ユニット 8 0 0 の払出制御基板 4 1 1 0 等と、扉枠 5 に備えられたハンドル装置 5 0 0、各装飾基板や操作ユニット 4 0 0 等との接続を中継するためのものである。これら主扉中継端子板 8 8 0 及び周辺扉中継端子板 8 8 2 は、基板ユニットベース 8 1 0 の前面に形成された基板取付部に取り付けることで、本体枠ベース 6 0 0 の前面から前側へ臨むようになっており、扉枠 5 から延びだした配線を接続することができるようになっている。

【0070】

なお、主扉中継端子板 8 8 0 及び周辺扉中継端子板 8 8 2 は、本体枠ベース 6 0 0 の前面に取り付けられる中継端子板カバー 6 9 2 によってその前側が覆われるようになっており、中継端子板カバー 6 9 2 の開口 6 9 2 a を通して、接続端子のみが前側へ臨むようになっており、本体枠 3 の前面がすっきりした外観となるようになっている。

【0071】

また、主扉中継端子板 8 8 0 は、扉枠 5 側に配置される皿ユニット 3 0 0 における貸球ユニット 3 6 0 の貸球ボタン 3 6 1、返却ボタン 3 6 2、貸出残表示部 3 6 3、ハンドル装置 5 0 0 のポテンショメータ 5 1 2、タッチスイッチ 5 1 6、発射停止スイッチ 5 1 8、及びファールカバーユニット 5 4 0 の満タンスイッチ 5 5 0 と、本体枠 3 側に配置される払出制御基板 4 1 1 0 との接続を中継するためのものである。なお、貸球ユニット 3 6

0の貸球ボタン361、返却ボタン362、貸出残表示部363、ハンドル装置500のポテンショメータ512、タッチスイッチ516、発射停止スイッチ518、及びファールカバーユニット540の満タンスイッチ550についての説明を後述する。

【0072】

また、周辺扉中継端子板882は、扉枠5側に配置される各装飾ユニット200、240、280及び皿ユニット300や操作ユニット400に備えられた各装飾基板、及び操作ユニット400に備えられた、ダイヤル駆動モータ414、ダイヤル操作部401や押圧操作部405の操作を各々検出する各種スイッチと、本体枠3側に配置される遊技盤4の周辺制御基板4140との接続を中継するためのものである。なお、扉枠5側に配置される各装飾ユニット200、240、280及び皿ユニット300や操作ユニット400に備えられた各装飾基板、及び操作ユニット400に備えられた、ダイヤル駆動モータ414、ダイヤル操作部401や押圧操作部405の操作を検出する各種スイッチについての説明は後述する。

【0073】

[4. 扉枠の全体構成]

次に、本体枠3の前面側に開閉自在に設けられる扉枠5について、図7を参照して説明する。図7は扉枠の斜視図である。扉枠5は、図7に示すように、外形が縦長の矩形状に形成され内周形状がやや縦長の円形状（楕円形状）とされた遊技窓101を有する扉枠ベースユニット100と、扉枠ベースユニット100の前面で遊技窓101の右外周に取り付けられる右サイド装飾ユニット200と、右サイド装飾ユニット200と対向し扉枠ベースユニット100の前面で遊技窓101の左外周に取り付けられる左サイド装飾ユニット240と、扉枠ベースユニット100の前面で遊技窓101の上部外周に取り付けられる上部装飾ユニット280と、右サイド装飾ユニット200及び左サイド装飾ユニット240の下端下側に配置され扉枠ベースユニット100の前面に取り付けられる一対のサイドスピーカカバー290と、を備えている。

【0074】

また、扉枠5は、扉枠ベースユニット100の前面で遊技窓101の下部に取り付けられる皿ユニット300と、皿ユニット300の上部中央に取り付けられる操作ユニット400と、皿ユニット300の右側に取り付けられている上皿側液晶表示装置470、この上皿液晶表示装置470（第2表示装置）の表示領域を覆うように設けられており接触状態を検知しうる接触面を有する静電容量型のタッチパネル480（接触型入力装置）、皿ユニット300を貫通して扉枠ベースユニット100の右下隅部に取り付けられ遊技球の打込操作をするためのハンドル装置500と、扉枠ベースユニット100を挟んで皿ユニット300の後側に配置され扉枠ベースユニット100の後面に取り付けられるファールカバーユニット540と、ファールカバーユニット540の右側で扉枠ベースユニット100の後面に取り付けられる球送ユニット580と、扉枠ベースユニット100の後側に遊技窓101を閉鎖するように取り付けられるガラスユニット590と、を備えている。

【0075】

[4-1. 扉枠ベースユニット]

次に、扉枠ベースユニット100について説明する。扉枠ベースユニット100は、外形が縦長の矩形状に形成されるとともに、前後方向に貫通し内周が縦長の略楕円形状に形成された遊技窓101を有する扉枠ベース本体110と、扉枠ベース本体110の前面で遊技窓101の上部中央に取り付けられ上部装飾ユニットを固定するための上部ブラケット120と、扉枠ベース本体110の前面で遊技窓101の下端左右両外側に取り付けられる一対のサイドスピーカ130と、扉枠ベース本体110の前面で正面視右下隅部に取り付けられハンドル装置500を支持するためのハンドルブラケットと、を備えている。

【0076】

また、扉枠ベースユニット100は、扉枠ベース本体110の後側に固定される金属製で枠状の補強ユニット150（図1を参照）と、扉枠ベース本体110の後面で遊技窓101の下部を被覆するように取り付けられる防犯カバー180（図1を参照）と、扉枠ベ

ース本体 110 の後面で遊技窓 101 の外周の所定位置に回動可能に取り付けられるガラスユニット係止部材 190 (図 1 を参照) と、背面視で左右方向の中央より左側 (開放側) に配置され遊技窓 101 の下端に沿って扉枠ベース本体 110 の後面に取り付けられる発射カバー 191 (図 1 を参照) と、発射カバー 191 の下側で扉枠ベース本体 110 の後面に取り付けられ後述するハンドル装置 500 のポテンショメータ 512 と後述する遊技盤 4 に備えられた主制御基板 4100 との接続を中継するハンドル中継端子板 192 (図 1 を参照) と、ハンドル中継端子板 192 の後側を被覆するハンドル中継端子板カバー 193 (図 1 を参照) と、左右方向の中央を挟んで発射カバー 191 やハンドル中継端子板 192 等とは反対側 (背面視で左右方向中央よりも右側 (軸支側)) に配置され扉枠ベース本体の後面に取り付けられる枠装飾駆動アンプ基板 194 (図 1 を参照) と、枠装飾駆動アンプ基板 194 の後側を被覆する枠装飾駆動アンプ基板カバー 195 (図 1 を参照) と、を備えている。

10

【0077】

枠装飾駆動アンプ基板 194 は、サイドスピーカ 130 や左右のサイド装飾ユニット 200, 240 の上部スピーカと電氣的に接続されるとともに、後述する遊技盤 4 に備えられた周辺制御基板 4140 と電氣的に接続されており、周辺制御基板 4140 から送られた音響信号を増幅して各スピーカ 130 へ出力する増幅回路を備えている。なお、具体的な図示は省略するが、本実施形態では、各装飾ユニット 200, 240, 280 及び皿ユニット 300 や操作ユニット 400 に備えられた各装飾基板、操作ユニット 400 に備えられたダイヤル駆動モータやスイッチ、ハンドル中継端子板 192、皿ユニット 300 の貸球ユニット 360 等と、払出制御基板 4110 や周辺制御基板 4140 等とを電氣的に接続する配線が、枠装飾駆動アンプ基板 194 の背面視で右側 (軸支側) の位置に集約して束ねられた上で後方へ延出して本体枠 3 の主扉中継端子板 880 や周辺扉中継端子板 882 に接続されるようになっている。

20

【0078】

[4-1-1. 扉枠ベース本体]

扉枠ベース本体 110 は、合成樹脂によって縦長の額縁状に形成されており、前後方向に貫通し内形が縦長で略楕円形状の遊技窓 101 が全体的に上方へオフセットするような形態で形成されている。この遊技窓 101 は、左右側及び上側の内周縁が連続した滑らかな曲線状に形成されているのに対して、下側の内周縁は左右へ延びた直線状に形成されている。また、扉枠ベース本体 110 における遊技窓 101 の下側の内周縁には、軸支側 (正面視で左側) にファールカバーユニット 540 の第一球出口を挿通可能な方形状の切欠部が形成され、遊技窓 101 の下辺の左右両外側に配置されサイドスピーカ 130 を取り付けて固定するためのスピーカ取付部、正面視で右下隅部に配置され前方へ膨出した前面の右側 (開放側) 端が後退するように斜めに傾斜しハンドルブラケットを取り付けるためのハンドル取付部、ハンドル取付部の所定位置で前後方向へ貫通しハンドル装置 500 からの配線が通過可能な配線通過口、ハンドル取付部の上側で前方へ向かって短く延びた筒状に形成され後述するシリンダ錠 1010 が挿通可能な錠穴 116 が形成されている。この扉枠ベース本体 110 は、遊技窓 101 によって形成される上辺、及び左右の側辺の幅が、後述する補強ユニット 150 の上側補強板金 151、軸支側補強板金 152、及び開放側補強板金 153 の幅と略同じ幅とされており、正面視における扉枠ベース本体の大きさに対して、遊技窓 101 が可及的に大きく形成されている。

30

40

【0079】

[4-1-2. 補強ユニット]

補強ユニット 150 は、扉枠ベース本体 110 の上辺部裏面に沿って取り付けられる上側補強板金 151 (図 1 を参照) と、扉枠ベース本体 110 の軸支側辺部裏面に沿って取り付けられる軸支側補強板金 152 (図 1 を参照) と、扉枠ベース本体 110 の開放側辺部裏面に沿って取り付けられる開放側補強板金 153 (図 1 を参照) と、扉枠ベース本体 110 の遊技窓 101 の下辺裏面に沿って取り付けられる下側補強板金 154 (図 1 を参照) と、を備えており、それらが相互にビスやリベット等で締着されて方形状に形成され

50

ている。

【0080】

軸支側補強板金152の上下端部に、その上面に上下方向に摺動自在に設けられる軸ピン155を有する上軸支部156と、その下面に軸ピン157を有する下軸支部158と、を一体的に備えている。そして、上下の軸ピン155、157が本体枠3の軸支側上下に形成される上軸支金具630及び下軸支金具640に軸支されることにより、扉枠5が本体枠3に対して開閉自在に軸支されるようになっている。

【0081】

また、開放側補強板金153の後側下部には、錠装置1000の扉枠用フック部1041と当接するフックカバー165が備えられている。このフックカバー165は、本体枠3に対して扉枠5を閉じる際に、本体枠3の開放側辺に沿って取り付けられる錠装置1000（施錠装置）の扉枠用フック部1041と係合するものであり、錠装置1000のシリンダ錠1010に鍵を差し込んで一方に回転する（本体枠3を外枠2に対して開放する方向と反対方向に回転する）ことにより、扉枠用フック部1041とフックカバー165との係合が外れて本体枠3に対する扉枠5の閉鎖状態を解除することができるものである。

10

【0082】

[4-2. 皿ユニット]

次に、皿ユニット300について説明する。皿ユニット300は、賞球装置740から払出された遊技球を貯留するための上皿301及び下皿302を備えているとともに、上皿301に貯留した遊技球を球送ユニットを介して打球発射装置650へ供給することができるものである。

20

【0083】

皿ユニット300の上皿上部パネル314の形状は、正面視で左方向から中央に向かって前方へ突出するように湾曲状に形成されるとともに、その中央から右方向に向かって直線上に前方へ突出して形成されている。皿ユニット300の上部中央には、操作ユニット400が取り付けられる操作ユニット取付部が形成され、この操作ユニット取付部の右側に上皿側液晶表示装置470を取り付けるための液晶取付部314dが形成される。液晶取付部314dが形成される上皿上部パネル314の形状は、板状に形成されており、この部分を例えば遊技者が手で下に向かって押しつけると下方向にたわむようになっており、その押しつける力が所定の力を超えると、上皿上部パネル314が壊れるようになっている。これは、上皿側液晶表示装置470が高価なものであるため、上皿側液晶表示装置470の画面を遊技者が手を押しつけた際に、その力を上皿上部パネル314で受けることにより上皿上部パネル314をたわませることで上皿側液晶表示装置470が破損しないようにしている。つまり、上皿側液晶表示装置470が破損する前に上皿上部パネル314が先に破損するという構造が採用されている。なお、上皿上部パネル314が破損した場合には、皿ユニット300を交換することとなる。この場合、壊れた上皿上部パネル314から上皿側液晶表示装置470を取り外して交換する皿ユニット300の上皿上部パネル314に取り付けて再利用する。

30

【0084】

また、皿ユニット300には、上皿球抜きボタン341の操作に応じて上皿301に貯留された遊技球を下皿302へ抜くための上皿球抜き機構340と、下皿球抜きボタン354の操作に応じて下皿302に貯留された遊技球を下皿球抜き孔324bを介して下方へ抜くための下皿球抜き機構350と、パチンコ遊技機1に隣接して設置された図示しないCRユニットを作動させる貸球ユニット360と、を備えている。

40

【0085】

[4-2-1. 操作ユニット]

操作ユニット400は、正面視左右方向の略中央で上皿301の前面に配置され、遊技者が回転操作可能なダイヤル操作部401（操作部）と、遊技者が押圧可能な押圧操作部405（操作部）と、を備えており、遊技状態に応じて遊技者の操作を受付けたり、ダイ

50

ヤル操作部401が可動したりすることができ、遊技者に対して遊技球の打込操作だけでなく、遊技中の演出にも参加することができるようにするものである。ダイヤル操作部401の回転（回転方向）は、操作ユニット400に備える回転検出スイッチにより検出され、押圧操作部405の操作は、操作ユニット400に備える押圧検出スイッチにより検出されるようになっている。

【0086】

また、操作ユニット400は、ダイヤル駆動モータ414の駆動力によって、ダイヤル操作部401を時計回りや、反時計回りの方向へ回転させることができるようになっている。また、操作ユニット400は、ステッピングモータを用いたダイヤル駆動モータ414の駆動力によって、ダイヤル操作部401を、カクカクと段階的に回転させたり、遊技者がダイヤル操作部401を回転操作した時に、その回転を補助したり、わざと回らないようにしたり、回転にクリック感を付与したりすることができるようになっている。また、操作ユニット400は、ダイヤル駆動モータ414を小刻みに正転させる回転と逆転させる回転とを交互に繰返させることによりダイヤル操作部401を振動させるようにすることができるようになっている。

【0087】

[4-2-2. 貸球ユニット]

貸球ユニット360は、後方へ押圧可能な貸球ボタン361及び返却ボタン362を備えているとともに、貸球ボタン361と返却ボタン362の間に貸出残表示部363を備えている。貸球ボタン361が操作されると、球貸スイッチ365aにより検出され、返却ボタン362が操作されると、返却スイッチ365bにより検出されるようになっている。残度数表示器365cの表示内容は貸出残表示部363を介して視認することができるようになっている。なお、残度数表示器365cに隣接してCRユニットランプ365dが配置されており、CRユニットランプ365dの発光態様が貸出残表示部363を介して視認することができるようになっている。球貸スイッチ365a、返却スイッチ365b、残度数表示器365c、及びCRユニットランプ365dは、度数表示板365に実装されており、この度数表示板365は、貸球ユニット360の内部に取り付けられている。この貸球ユニット360は、パチンコ遊技機1に隣接して設けられた球貸機に対して現金やプリペイドカードを投入した上で、貸球ボタン361を押すと、所定数の遊技球を皿ユニット300の上皿301内へ貸出す（払い出す）ことができるとともに、返却ボタン362を押すと貸出された分の残りを引いた上で投入した現金の残金やプリペイドカードが返却されるようになっている。また、貸出残表示部363には、球貸機に投入した現金やプリペイドカードの残数が表示されるようになっている。

【0088】

[4-3. 球送ユニット]

次に、球送ユニット580について説明する。球送ユニット580は、皿ユニット300における上皿301から供給される遊技球を1球ずつ打球発射装置650へ供給することができるとともに、上皿301内に貯留された遊技球を、上皿球抜き機構340の上皿球抜きボタン341の操作によって下皿302へ抜くことができるものである。

【0089】

球送ユニット580は、皿ユニット300の上皿301に貯留された遊技球が、上皿301の上皿球排出口、扉枠ベース本体110の球送開口を通して供給され前後方向に貫通した侵入口、及び侵入口の下側に開口する球抜口を有し後方が開放された箱状の前カバーと、前カバーの後端を閉鎖するとともに前方が開放された箱状で、前後方向に貫通し前カバーの侵入口から侵入した遊技球を打球発射装置650へ供給するための打球供給口582aを有した後カバーと、後カバー及び前カバーの間で前後方向へ延びた軸周りに回動可能に軸支され前カバーの後側で侵入口と球抜口との間を仕切る仕切部を有した球抜き部材と、球抜き部材の仕切部上の遊技球を1球ずつ後カバーの打球供給口582aへ送り前カバーと後カバーとの間で上下方向へ延びた軸周りに回動可能に支持された球送部材と、球送部材を回動させる球送ソレノイド585と、を備えている。

【0090】

球送ソレノイド585が駆動される（ONの状態）と、球送部材が遊技球を1球受け入れる一方、球送ソレノイド585の駆動が解除される（OFFの状態）と、球送部材が受け入れた遊技球を打球発射装置650側へ送る（供給する）ようになっている。

【0091】

[4-4. ハンドル装置]

次に、ハンドル装置500について説明する。ハンドル装置500は、扉枠ベース本体110の前面に取り付けられたハンドルブラケットに固定され円筒状で前端が軸直角方向へ丸く膨出したハンドルベースと、ハンドルベースに対して相対回転可能にハンドルベースの前側に配置される環状の回転ハンドル本体後と、回転ハンドル本体後の前面に固定され回転ハンドル本体後と一体回転可能とされた回転ハンドル本体前506と、回転ハンドル本体前506の前面に配置されると共にハンドルベースに固定され、ハンドルベースと協働して回転ハンドル本体前506及び回転ハンドル本体後を回転可能に支持する前端カバー508と、を備えている。

10

【0092】

また、ハンドル装置500は、回転ハンドル本体前の回転中心に前側から後側へ突出するように取り付けて固定され後端に非円形の軸受部を有した軸部材と、軸部材の軸受部と嵌合し回転可能とされた検出軸部を有しハンドルベースの前面に回転不能に嵌合されるポテンシオメータ512と、ポテンシオメータ512をハンドルベースとで挟むようにハンドルベースの前面に固定されポテンシオメータ512の検出軸部が通過可能な貫通孔を有したスイッチ支持部材と、スイッチ支持部材の後面に取り付けられるタッチスイッチ516と、タッチスイッチ516とはスイッチ支持部材の後面の異なる位置に取り付けられる発射停止スイッチ518と、スイッチ支持部材に対して回転可能に軸支され発射停止スイッチ518を作動させる単発ボタンと、軸部材の外周を覆うように配置され回転ハンドル本体前506及び回転ハンドル本体後を原回転位置（正面視で反時計周りの方向への回転端）へ復帰するように付勢するハンドル復帰バネと、を備えている。なお、ポテンシオメータ512は、回転ハンドル本体前506の回転位置に応じて遊技球を遊技領域1100に向かって打ち出す強度を電氣的に調節するためのものである。また、回転ハンドル本体前506及び回転ハンドル本体後は、原回転位置から正面視で時計周りの方向へ最大回転位置となる限界回転位置（正面視で時計周りの方向への回転端）まで回転する。

20

30

【0093】

また、ハンドル装置500は、ポテンシオメータ512が可変抵抗器とされており、回転ハンドル本体前506及び回転ハンドル本体後を回転させると、軸部材を介してポテンシオメータ512の検出軸部が回転することとなる。そして、検出軸部の回転位置（回転角度）に応じてポテンシオメータ512の内部抵抗が変化し、ポテンシオメータ512の内部抵抗に応じて打球発射装置650における発射ソレノイド654の駆動力が変化して、回転ハンドル本体前506及び回転ハンドル本体後の回転角度、つまり回転ハンドル本体前506及び回転ハンドル本体後の回転位置に応じた（見合った）発射強度で遊技球が遊技領域1100内へ打ち込まれるようになっている。

【0094】

[4-5. ファールカバーユニット]

次に、ファールカバーユニット540について説明する。ファールカバーユニット540は、扉枠ベースユニット100における遊技窓101よりも下側の後面に取り付けられ、賞球ユニット700から払出された遊技球や、打球発射装置650により発射されたにも関わらず遊技領域1100内へ到達しなかった遊技球（ファール球）を、皿ユニット300の上皿301や下皿302へ誘導するものである。ファールカバーユニット540は、前側が開放され複数の遊技球の流路を内部に有したカバーベースと、カバーベースの前端を閉鎖する前カバーと、を備えている。

40

【0095】

ファールカバーユニット540のカバーベースは、背面視で右上隅に配置され前後方向

50

に貫通する第一球入口 5 4 2 a と、第一球入口と連通しカバーベース 5 4 2 の前端に向かうに従って正面視右側へ広がる第一球通路と、第一球入口 5 4 2 a の外側（背面視で右側）に配置され第一球入口 5 4 2 a よりも大口の第二球入口 5 4 2 c と、第二球通路と連通しカバーベースの内部で、下方へ延びた上で正面視右下隅へ向かって低くなるように傾斜した第二球入口 5 4 2 c と、を備えている。この第一球入口 5 4 2 a 及び第二球入口 5 4 2 c は、扉枠 5 を本体枠 3 に対して閉じた状態で、賞球ユニット 7 0 0 における満タン分岐ユニット 7 7 0 の通常球出口 7 7 4 及び満タン球出口 7 7 6 とそれぞれ対向する位置に形成されている。なお、カバーベースにおける第二球通路は、下端に沿って左右方向へ延びた部分の高さが、遊技球の外径に対して約 3 倍の高さとされており、所定量の遊技球を収容可能な収容空間が形成されている。

10

【0096】

また、カバーベース 5 4 2 は、左右方向の略中央上部に配置され上方に開口したファール球入口 5 4 2 e と、ファール球入口 5 4 2 e と連通し第二球通路の下流付近の上部へ遊技球を誘導可能なファール球通路と、を備えている。また、カバーベースは、第二球入口の下側の後面に球出口開閉ユニット 7 9 0 の開閉シャッター 7 9 2 を作動させるための開閉作動片を、備えている。この開閉作動片は、扉枠 5 を本体枠 3 に対して閉じた時に、球出口開閉ユニット 7 9 0 における開閉クランクの球状の当接部と当接することで、開閉クランクを回転させて開閉シャッター 7 9 2 を開状態とすることができるものである。

【0097】

ファールカバーユニット 5 4 0 の前カバーは、カバーベースの前面を閉鎖する略板状に形成されており、正面視左上隅に配置されカバーベースの第一球通路と連通し前後方向に貫通した第一球出口と、正面視右下隅に配置されカバーベース 5 4 2 の第二球通路の下流端と連通し前後方向に貫通した第二球出口と、を備えている。前カバーの第一球出口は、扉枠ベースユニット 1 0 0 の切欠部を通して皿ユニット 3 0 0 の上皿球供給口と接続されるようになっている。また、第二球出口は、扉枠ベース本体 1 1 0 の球通過口を通して皿ユニット 3 0 0 における下皿球供給樋の後端が接続されるようになっている。

20

【0098】

ファールカバーユニット 5 4 0 は、賞球ユニット 7 0 0 における満タン分岐ユニット 7 7 0 の通常球出口 7 7 4 から第一球入口 5 4 2 a へ供給された遊技球を、第一球通路を通過して第一球出口から皿ユニット 3 0 0 の上皿球供給口を介して上皿 3 0 1 へ供給することができるようになっている。また、ファールカバーユニット 5 4 0 は、賞球ユニット 7 0 0 における満タン分岐ユニット 7 7 0 の満タン球出口 7 7 6 から第二球入口 5 4 2 c へ供給された遊技球を、第二球通路を通過して第二球出口から皿ユニット 3 0 0 の下皿球供給樋及び下皿球供給口を介して下皿 3 0 2 へ供給することができるようになっている。

30

【0099】

また、ファールカバーユニット 5 4 0 は、扉枠 5 を本体枠 3 に対して閉じた状態とすると、ファール球入口 5 4 2 e が本体枠 3 のファール空間 6 2 6 の下部に位置するようになり、打球発射装置 6 5 0 により発射された遊技球が遊技領域 1 1 0 0 内へ到達せずにファール球となってファール空間 6 2 6 を落下すると、ファール球入口 5 4 2 e によって受けられるようになっている。そしてファールカバーユニット 5 4 0 は、ファール球入口 5 4 2 e に受けられた遊技球を、ファール球通路及び第二球通路を通過して第二球出口から皿ユニット 3 0 0 の下皿 3 0 2 へ排出（供給）することができるようになっている。

40

【0100】

また、ファールカバーユニット 5 4 0 は、第二球通路における収容空間の上流側（正面視左側）側面を形成し収容空間内に貯留された遊技球によって揺動可能にカバーベースに軸支された揺動部材と、揺動部材の揺動を検出する満タンスイッチ 5 5 0 と、揺動部材が満タンスイッチ 5 5 0 によって非検出状態となる方向へ付勢するバネと、を備えている。この揺動部材は、カバーベースに対して下端が回動可能に軸支されているとともに、上端が正面視左側へ回動するようになり、略垂直な状態で収容空間の左側側壁を形成するようになっている。また、揺動部材は、バネによって略垂直状態となる位置へ付勢され

50

ている。また、揺動部材は、収容空間側とは反対側の側面に外側へ突出する検出片が形成されており、この検出片が満タンスイッチ550によって検出されるようになっている。つまり、満タンスイッチ550からの検出信号に基づいて、収容空間が貯留された遊技球で満タンであるか否かを判断することができるようになっている。

【0101】

[5. 遊技盤の全体構成]

次に、遊技盤4の全体構成について、図8及び図9を参照して説明する。図8は遊技盤の正面図であり、図9は図8の遊技盤を分解して前から見た分解斜視図である。遊技盤4は、図8及び図9に示すように、外レール1111及び内レール1112を有し、遊技者がハンドル装置500を操作することで遊技媒体としての遊技球が打ち込まれる遊技領域1100の外周を区画形成する枠状の前構成部材1110と、前構成部材1110の正面視右下隅部でパチンコ遊技機1へ取り付けられた時に扉枠5の遊技窓101から遊技者側へ視認可能となる位置に配置された機能表示ユニット1180と、前構成部材1110の後側に遊技領域1100を閉鎖するように取り付けられ遊技領域1100と対応する位置に所定形状で前後方向へ貫通した複数の開口部1158を有した板状の遊技パネル1150と、遊技パネル1150の開口部1158に対して前側から取り付けられる表ユニット2000と、遊技パネル1150の後面に取り付けられる裏ユニット3000と、を備えている。

10

【0102】

また、遊技盤4は、遊技パネル1150と裏ユニット3000との間に配置され、遊技パネル1150を貫通するように複数穿設された発光装飾孔に対して遊技パネル1150の後側から挿入されるパネルレンズ部材2500と、裏ユニット3000の後側に脱着可能に取り付けられ遊技状態に応じて遊技者側から視認可能とされた所定の演出画像を表示可能な液晶表示装置と、裏ユニット3000の下部を後側から覆うように遊技パネル1150の後面下部に取り付けられる基板ホルダ1160と、基板ホルダ1160の後面に取り付けられる主制御基板ボックス1170と、を備えている。

20

【0103】

[5-1. 前構成部材]

次に、前構成部材1110について説明する。前構成部材1110は、外形が本体枠3の遊技盤保持口601内へ挿入可能な略矩形状とされ、内形が略円形状に前後方向へ貫通しており、内形の内周によって遊技領域1100の外周が区画されるようになっている。この前構成部材1110は、正面視で左右方向中央から左寄りの下端から時計回りの周方向へ沿って円弧状に延び正面視左右方向中央上端を通り過ぎて右斜め上部まで延びた外レール1111と、外レール1111に略沿って外レール1111の内側に配置され正面視左右方向中央下部から正面視左斜め上部まで円弧状に延びた内レール1112と、内レール1112の下端から滑らかに連続するように正面視反時計回りの周方向へ沿って外レール1111の終端（上端）よりも下側の位置まで円弧状に延びた内周レール1113と、内周レール1113の終端（上端）と外レール1111の終端（上端）とを結び外レール1111に沿って転動してきた遊技球が当接可能とされた衝止部1114と、内レール1112と内周レール1113との境界部で遊技領域1100の最下端に配置され後方へ向かって低くなったアウト口誘導面1115と、内レール1112の上端に回動可能に軸支され、外レール1111との間を閉鎖するように内レール1112の上端から上方へ延出した閉鎖位置と正面視時計回りの方向へ回動して外レール1111との間を開放した開放位置との間でのみ回動可能とされるとともに閉鎖位置側へ復帰するようにバネによって付勢された逆流防止部材1116と、を備えている。

30

40

【0104】

前構成部材1110は、遊技盤4を本体枠3に取り付けた状態とすると、外レール1111と内レール1112との間の下端開口が、本体枠3の打球発射装置650における発射レール660（図1を参照）の延長線上に位置するようになっている。この外レール1111の下端と、発射レール660の上端との間には、左右方向及び下方へ広がった空間

50

が形成されており、打球発射装置 6 5 0 の発射レール 6 6 0 に沿って打ち出された遊技球が、その空間を飛び越えて、外レール 1 1 1 1 と内レール 1 1 1 2 との間の下端開口から外レール 1 1 1 1 と内レール 1 1 1 2 との間へ打ち込まれるようになっている。外レール 1 1 1 1 と内レール 1 1 1 2 との間に打ち込まれた遊技球は、その勢いに応じて外レール 1 1 1 1 に沿って上方へ転動し、内レール 1 1 1 2 の上端に軸支された逆流防止部材 1 1 1 6 を、その付勢力に抗して開放位置側へ回動させることにより、遊技領域 1 1 0 0 内へ侵入することができるようになっている。

【0105】

また、打球発射装置 6 5 0 において遊技球を強く打球した場合、遊技領域 1 1 0 0 内で外レール 1 1 1 1 に沿って転動した遊技球が、外レール 1 1 1 1 の終端に備えられた衝止部 1 1 1 4 に当接するようになっており、この衝止部 1 1 1 4 に遊技球が当接することで遊技球の転動方向を強制的に変化させることができ、外レール 1 1 1 1 から内周レール 1 1 1 3 へ連続して遊技球が転動するのを防止することができるようになっている。なお、遊技領域 1 1 0 0 内へ侵入した（打ち込まれた）遊技球が、外レール 1 1 1 1 と内レール 1 1 1 2 との間へ戻ろうとしても、その前に逆流防止部材 1 1 1 6 が付勢力によって閉鎖位置へ復帰することで、逆流防止部材 1 1 1 6 によって遊技球の逆流が阻止されるようになっている。

【0106】

また、遊技領域 1 1 0 0 内へ打ち込まれた遊技球は、表ユニット 2 0 0 0 の始動口 2 1 0 1, 2 1 0 2 や入賞口 2 1 0 3, 2 1 0 4, 2 2 0 1 等に受け入れられなかった場合は、遊技領域 1 1 0 0 の下端へと流下し、内レール 1 1 1 2 と内周レール 1 1 1 3 との境界のアウト口誘導面 1 1 1 5 によって、遊技パネル 1 1 5 0 のアウト口 1 1 5 1 へ誘導され、アウト口 1 1 5 1 から遊技盤 4 の後側下方へ排出されるようになっている。

【0107】

一方、打球発射装置 6 5 0 から発射された遊技球が、内レール 1 1 1 2 先端の逆流防止部材 1 1 1 6 を越えて遊技領域 1 1 0 0 内へ侵入することができなかった場合は、外レール 1 1 1 1 と内レール 1 1 1 2 との間を逆方向の下方へ向かって転動し、外レール 1 1 1 1 と内レール 1 1 1 2 との間の下端開口から、発射レール 6 6 0 の上端と外レール 1 1 1 1 の下端との間に形成されたファール空間 6 2 6（図 1 を参照）を落下することとなり、ファール空間 6 2 6 の下部に位置する扉枠 5 に取り付けられたファールカバーユニット 5 4 0 のファール球入口 5 4 2 e（図 1 を参照）に受け入れられて、皿ユニット 3 0 0 における下皿 3 0 2（図 7 を参照）へ排出されるようになっている。

【0108】

なお、前構成部材 1 1 1 0 における外レール 1 1 1 1 は、その表面に金属板が取り付けられており、遊技球の転動による耐摩耗性が高められているとともに、遊技球が滑らかに転動するようになっている。また、衝止部 1 1 1 4 は、表面にゴムや合成樹脂等の弾性体が配置されており、遊技球が外レール 1 1 1 1 に沿って勢い良く転動してきて衝突しても、その衝撃を緩和させることができるようになっているとともに、遊技球を内側へ反発させることができるようになっている。

【0109】

また、前構成部材 1 1 1 0 は、正面視左端に上下方向へ離間して配置され前方から後方へ向かって窪むとともに左端に開放された一对の位置決め凹部 1 1 1 9 と、正面視右端に上下方向へ離間して配置された一对の遊技盤止め具 1 1 2 0 と、外レール 1 1 1 1 の下端よりも正面視左側に配置され下方へ開放されるとともに上側が円弧状に形成され前側から窪んだ固定凹部 1 1 2 1 と、正面視下端の左側端部付近に下端から上方へ左右方向へ長く延びた矩形状に切欠かれた球通路用切欠部 1 1 2 2 と、を備えている。前構成部材 1 1 1 0 の位置決め凹部 1 1 1 9 は、本体枠 3 における側面防犯版 9 5 0 の内側に取り付けられた位置決め部材 9 5 6（図 5 を参照）と嵌合させることで、遊技盤保持口 6 0 1（図 5 を参照）に挿入された遊技盤 4 の正面視左端が、前後方向へ移動するのを規制することができるようになっている。また、遊技盤止め具 1 1 2 0 は、本体枠 3 における本体枠ベース

600の遊技盤係止部に対して着脱可能に係止することができるようになっており、遊技盤止め具1120を遊技盤係止部に係止させることで、本体枠3の遊技盤保持口601に挿入された遊技盤4の正面視右端が、前後方向へ移動するのを規制することができるようになっている。

【0110】

また、前構成部材1110の固定凹部1121は、遊技盤4を本体枠3の遊技盤保持口601へ挿入した状態で、本体枠3の前面に軸支された遊技盤固定具690（図5を参照）を正面視で時計回りの方向へ回動させると、遊技盤固定具690の固定片690a（図5を参照）が挿入されるようになっており、遊技盤固定具690によって遊技盤4の下端が前方へ移動するのが規制されるようになっている。また、前構成部材1110の球通路用切欠部1122は、遊技パネル1150の同位置にも同様の球通路用切欠部1152が形成されており、遊技盤4を本体枠3の遊技盤保持口601へ挿入した状態では、球通路用切欠部1122、1152内に満タン分岐ユニット770（図5を参照）の前端が挿通されるようになっている。

10

【0111】

なお、前構成部材1110の正面視右下には、後述する機能表示ユニット1180が配置されている。

【0112】

〔5-2. 表ユニット〕

次に、遊技盤4の表ユニット2000について説明する。表ユニット2000は、遊技領域1100内の左右方向略中央下部でアウト口1151の上側に配置され遊技パネル1150の前面に支持されるアタッカユニット2100と、アタッカユニット2100の左方で遊技領域1100の外周に沿って配置され遊技パネル1150の前面に支持されるサイド入賞口部材2200と、遊技領域1100の略中央部分に配置され遊技パネル1150に支持される枠状のセンター役物2300と、を備えている。

20

【0113】

この表ユニット2000は、遊技パネル1150における遊技領域1100と対応した位置に形成された開口部1158に対して、前側から挿入された上で、遊技パネル1150の前面に取り付けられるようになっており、遊技パネル1150よりも前側へ突出した部分は、遊技領域1100内に位置するようになっている。これにより、表ユニット2000は、遊技領域1100内へ打ち込まれた遊技球と適宜位置で当接するようになっており、遊技パネル1150の前面に植設された障害釘と共に、遊技球の動きに対して変化を付与することができるようになっているものである。また、表ユニット2000は、遊技領域1100内を装飾することができるようになっている。

30

【0114】

〔5-2-1. アタッカユニット〕

次に、表ユニット2000のアタッカユニット2100について説明する。アタッカユニット2100は、遊技領域1100内へ打ち込まれた遊技球が受入可能とされた複数の受入口（入賞口）を有しており、具体的には、左右方向の略中央に配置された上始動口2101と、上始動口2101の下側に配置された下始動口2102と、下始動口2102の下側に配置され上始動口2101や下始動口2102よりも左右方向へ大きく延びた矩形状の大入賞口2103と、大入賞口2103の左右両側やや上寄りに配置された一般入賞口2104と、を備えている。これら上始動口2101、下始動口2102、大入賞口2103、及び一般入賞口2104に受け入れられた遊技球は、遊技パネル1150の前面側から後面側へ誘導されるようになっている。

40

【0115】

このアタッカユニット2100の上始動口2101は、上側が開放されており遊技球が常時受入（入賞）可能となっている。一方、上始動口2101の下側に配置された下始動口2102は、上始動口2101との間に始動口ソレノイド2105（図99を参照）により拡開可能な一対の可動片2106が配置されており、一対の可動片2106が略垂直

50

に立上った状態では上始動口 2 1 0 1 と一対の可動片 2 1 0 6 とによって下始動口 2 1 0 2 へ遊技球が受入不能となるのに対して、一対の可動片 2 1 0 6 が左右方向へ拡開した状態では下始動口 2 1 0 2 へ遊技球が受入可能となるようになっている。つまり、一対の可動片 2 1 0 6 により下始動口 2 1 0 2 が可変入賞口となっている。なお、一対の可動片 2 1 0 6 は、後述するセンター役物 2 3 0 0 におけるゲート部 2 3 5 0 のゲートスイッチ 2 3 5 2 による遊技球の通過の検出に基づいて始動口ソレノイド 2 1 0 5 の駆動により開閉されるようになっている。

【0 1 1 6】

また、アタッカユニット 2 1 0 0 の大入賞口 2 1 0 3 は、その開口を閉鎖可能な横長矩形形状の開閉部材 2 1 0 7 によって開閉可能とされている。この開閉部材 2 1 0 7 は、下辺が回動可能に軸支されており、略垂直な状態では大入賞口 2 1 0 3 を閉鎖して遊技球を受け入れし難くすることができると共に、上辺が前側へ移動するように回動すると大入賞口 2 1 0 3 を開放して遊技球を受け入れ易くすることができるようになっている。この開閉部材 2 1 0 7 は、通常の遊技状態では大入賞口 2 1 0 3 を閉鎖した状態となっており、上始動口 2 1 0 1 や下始動口 2 1 0 2 へ遊技球が受け入れられる（始動入賞する）ことで抽選される特別抽選結果に応じて（特別抽選の結果が「大当り」又は「小当り」の時に）アタッカソレノイド 2 1 0 8（図 99 を参照）の駆動により開閉するようになっている。

【0 1 1 7】

更に、アタッカユニット 2 1 0 0 の一般入賞口 2 1 0 4 は、上向きに開放されており、遊技球が常時受入（入賞）可能となっている。

【0 1 1 8】

また、アタッカユニット 2 1 0 0 は、詳細な図示は省略するが、下始動口 2 1 0 2 へ受け入れられた遊技球を検出する下始動口スイッチ 2 1 0 9 と、大入賞口 2 1 0 3 へ受け入れられた遊技球を検出するカウントスイッチ 2 1 1 0 と、を更に備えており、下始動口スイッチ 2 1 0 9 やカウントスイッチ 2 1 1 0 により検出された遊技球は、基板ホルダ 1 1 6 0 の底壁部上に排出されるようになっている。なお、上始動口 2 1 0 1 へ受け入れられた遊技球を検出する上始動口スイッチ 3 0 2 2 と、一般入賞口 2 1 0 4 へ受け入れられた遊技球を検出する一般入賞口スイッチ 3 0 2 0 は、裏ユニット 3 0 0 0 に備えられている。

【0 1 1 9】

[5-2-2. サイド入賞口部材]

次に、表ユニット 2 0 0 0 のサイド入賞口部材 2 2 0 0 について説明する。サイド入賞口部材 2 2 0 0 は、遊技パネル 1 1 5 0 における左右方向中央から左寄りの下部で、アタッカユニット 2 1 0 0 が挿入固定される開口部 1 1 5 8 よりも左側に形成された開口部 1 1 5 8 に対して、前側から挿入された上で、遊技パネル 1 1 5 0 の前面に固定されるものであり、アタッカユニット 2 1 0 0 における正面視左側の一般入賞口 2 1 0 4 と並ぶように遊技領域 1 1 0 0 の外周に沿って互いに背向するようにされた 2 つの一般入賞口 2 2 0 1 を備えている。これら 2 つの一般入賞口 2 2 0 1 は、上方に開放され遊技球が常時受入（入賞）可能となっており、一般入賞口 2 2 0 1 へ受け入れられた遊技球は、遊技パネル 1 1 5 0 の前面側から後面側へ誘導された後に、後述する裏ユニット 3 0 0 0 に備えられた一般入賞口スイッチ 3 0 2 0 によって検出されるようになっている。

【0 1 2 0】

また、サイド入賞口部材 2 2 0 0 には、その左上端部に左側の端部が遊技領域 1 1 0 0 の外周と略接するような位置に配置され、右側の端部へ向うに従って低くなるように傾斜した第一柵部 2 2 0 2 と、第一柵部 2 2 0 2 とは 2 つの一般入賞口 2 2 0 1 を挟んで反対側且つ下側に配置され遊技領域 1 1 0 0 の左右方向中央側（アタッカユニット 2 1 0 0 の下始動口 2 1 0 2 や大入賞口 2 1 0 3 側）へ向かって低くなる第二柵部 2 2 0 3 と、を備えており、第一柵部 2 2 0 2 によって遊技領域 1 1 0 0 の外周に沿って流下してきた遊技球を遊技領域 1 1 0 0 の中央側へ寄せることができるようになっている。

【0 1 2 1】

なお、2つの一般入賞口2201は、第一棚部2202の右側の端部よりも右側へ配置されており、第一棚部2202により遊技球が遊技領域1100の中央側へ寄せられても、一般入賞口2201へ入賞する可能性があるようになっている。また、2つの一般入賞口2201の間の上側にも、遊技領域1100の中央側へ向って低くなるように傾斜した第三棚部2204が備えられている。

【0122】

このサイド入賞口部材2200は、全体的に透光性を有するように形成されており、詳細な図示は省略するが、第二棚部2203の後側にサイド入賞口装飾基板が備えられていると共に、サイド入賞口部材2200の後側に後述する裏ユニット3000におけるサイドランプ装飾基板3014が配置されるようになっており、これらサイド入賞口装飾基板及びサイドランプ装飾基板3014によってサイド入賞口部材2200が発光装飾可能とされている。

10

【0123】

[5-2-3. センター役物]

次に、表ユニット2000のセンター役物2300について説明する。センター役物2300は、遊技パネル1150の略中央を貫通するように大きく形成された開口部1158に対して、前側から挿入された上で、遊技パネル1150の前面に固定されるものであり、遊技領域1100の大半を占める大きさで枠状に形成され、正面視右側の外周面は遊技領域1100の外周との間で遊技球の外径よりも若干大きい隙間が形成されるように円弧状に形成されていると共に、左側の外周面は遊技領域1100の外周との間で所定幅の領域が形成されるように垂下した略直線上に形成されている。

20

【0124】

このセンター役物2300は、遊技パネル1150の前面に位置する前壁部の上側の外周面における左右方向中央のやや右寄りの位置から左側に、左方向へ向うに従って低くなるように傾斜した上棚部2301を備えており、遊技領域1100内の上部へ打ち込まれた遊技球が、上棚部2301へ流下するとセンター役物2300の左方を通して流下するようになっており、上棚部2301よりも右側へ流下（侵入）した遊技球はセンター役物2300の右方を通して一気に遊技領域1100の下部へ流下するようになっている。つまり、センター役物2300における上棚部2301よりも右側へ遊技球が侵入するように遊技球を打ち込むと、遊技球の流下を楽しむ機会が少なくなるようになっているので、遊技球の打込強さを適宜調整させることができ、緊張感を維持させて漫然とした遊技となるのを抑制することができるようになっている。

30

【0125】

また、センター役物2300は、遊技パネル1150の前側に位置する前壁部の左側の外周面に遊技領域1100を流下する遊技球が侵入可能とされたワープ入口2302と、ワープ入口2302に侵入した遊技球を枠内へ放出するワープ出口（図示は省略）と、ワープ出口から放出された遊技球を左右方向へ転動させた後にアタッカユニット2100の上側の遊技領域1100内へ放出させセンター役物2300における枠内の下辺上面に形成されたステージ2310と、を主に備えている。

【0126】

このセンター役物2300におけるステージ2310は、詳細な図示は省略するが、ワープ出口から放出された遊技球が供給される第一ステージと、第一ステージの前側に配置され第一ステージから遊技球が供給されると共に遊技領域1100内へ遊技球を放出可能とされた第二ステージと、を備えている。このステージ2310は、左右方向の略中央が低くなるような湾曲面状に形成されている。また、第一ステージの左右方向略中央の後側には、遊技球が侵入可能なチャンス入口2313が形成されており、チャンス入口2313へ侵入した遊技球はセンター役物2300における最下端前面のチャンス出口2314から遊技領域1100内へ放出されるようになっている。このチャンス出口2314は、アタッカユニット2100における上始動口2101の直上に配置されており、チャンス出口2314から放出された遊技球は、高い確率で上始動口2101へ受け入れられる（

40

50

入賞する) になっている。

【0127】

なお、センター役物2300におけるステージ2310は、透明な部材で形成されており、このステージ2310を通して、裏ユニット3000におけるステージ2310よりも下側に配置された装飾体が遊技者側から視認できるようになっている。

【0128】

また、センター役物2300には、遊技パネル1150の前側に位置する前壁部の左側の外周面でワープ入口2302よりも上側に、内レール1112と略接するように左方向へ延出する透明なアーチ部2315を更に備えている。このアーチ部2315は、前壁部の略前端から薄板状の延びだしており、アーチ部2315と遊技パネル1150の前面との間に遊技球が通過可能な空間を形成している。これにより、遊技領域1100の上部に打ち込まれて上棚部2301によってセンター役物2300の左方へ誘導された遊技球が、アーチ部2315の後側を通して下流側へ流下するようになっている。

【0129】

更に、センター役物2300には、遊技パネル1150の前側に位置する前壁部の左側の外周面でアーチ部2315付近に遊技球の通過を検出するゲート部2350を備えている。このゲート部2350は、前壁部の左側の外周面でアーチ部2315の上側に配置され遊技領域1100を流下する遊技球が侵入可能とされたゲート入口と、ゲート入口に侵入した遊技球を検出するゲートスイッチ2352と、ゲートスイッチ2352で検出された遊技球を前壁部の外周面から遊技領域1100へ放出するゲート出口とを備えている。なお、本実施形態では、詳細な図示は省略するが、ゲート部2350のゲート出口が、アーチ部2315と同じ高さの位置に形成されており、ゲートスイッチ2352で検出された遊技球が、アーチ部2315をあたかも潜ったかのように見えるようになっている。

【0130】

[5-3. パネルレンズ部材]

次に、遊技盤4のパネルレンズ部材2500について説明する。パネルレンズ部材2500は、遊技パネル1150における遊技領域1100内でセンター役物2300が挿入される開口部1158よりも外側の位置に円形や×形状で前後方向へ貫通するように形成された複数の発光装飾孔を発光装飾させるものである。このパネルレンズ部材2500は、センター役物2300の外周で左上側に形成された複数の発光装飾孔と対応した透明な上パネルレンズ2510と、上パネルレンズ2510の後側に配置され表面に複数のLEDが実装された上パネルレンズ基板と、センター役物2300の外周で右下側に形成された複数の発光装飾孔と対応した透明な下パネルレンズ2520と、下パネルレンズ2520の後側に配置され表面に複数のLEDが実装された下パネルレンズ基板とを備えている。

【0131】

このパネルレンズ部材2500における上パネルレンズ2510及び下パネルレンズ2520は、板状のレンズベース部から前方へ突出し、挿入される発光装飾孔の形状と略同形状とされた複数の棒状の挿入導光部を備えている。この挿入導光部を遊技パネル1150の発光装飾孔へ後側から挿入した状態では、その先端が遊技パネル1150の前面と略一致するように形成されており、遊技パネル1150の前面を流下する遊技球に対して可及的に影響を及ぼさないようになっている。

【0132】

パネルレンズ部材2500は、上パネルレンズ基板及び下パネルレンズ基板のLEDを適宜発光させることで、ベニア合板等の不透明な遊技パネル1150を用いても遊技球が流下する領域を発光装飾させることができ、これまでにない遊技パネル1150の装飾を遊技者に見せることができると共に、パチンコ遊技機1を目立たせて他のパチンコ遊技機との差別化を計ることができるようになっている。

【0133】

[5-4. 裏ユニット]

次に、遊技盤４の裏ユニット３０００について説明する。裏ユニット３０００は、遊技パネル１１５０の後面に取り付けて固定されており、遊技パネル１１５０から所定距離後側へ離れた位置に液晶表示装置１９００を支持する裏箱３００１と、裏箱３００１内で液晶表示装置１９００の上側に配置される上部ユニット３１００と、裏箱３００１内で液晶表示装置１９００の右側に配置されるキャラクタユニット３４００と、裏箱３００１内で液晶表示装置１９００の左側に配置される歯車装飾体ユニット３５００と、を主に備えている。

【０１３４】

また、裏ユニット３０００は、裏箱３００１の左下前端付近で遊技パネル１１５０の前面に取り付けられた表ユニット２０００におけるサイド入賞口部材２２００と対応する位置に配置され、表面に複数のＬＥＤが実装されたサイドランプ装飾基板３０１４と、裏箱３００１の下部前端に取り付けられ、サイド入賞口部材２２００の一般入賞口２２０１へ受け入れられた遊技球と、アタッカユニット２１００における左側の一般入賞口２１０４へ受け入れられた遊技球とを下方へ誘導する左誘導部材３０１６と、左誘導部材３０１６の右側に配置され、アタッカユニット２１００の上始動口２１０１及び右側の一般入賞口２１０４へ受け入れられた遊技球を下方へ誘導する右誘導部材３０１８と、を主に備えている。

【０１３５】

更に、裏ユニット３０００は、詳細な図示は省略するが、裏箱３００１の後側下部に配置されランプ駆動基板４１７０を収容した横長矩形状のランプ駆動基板ボックス３４２３と、ランプ駆動基板ボックス３４２３の下側に配置されモータ駆動基板４１８０を収容した横長矩形状のモータ駆動基板ボックス３４３０と、裏箱３００１の後側に固定されランプ駆動基板ボックス３４２３及びモータ駆動基板ボックス３４３０の背面視で左側に配置されたパネル中継端子板４１６１と、裏箱３００１の後側上部に配置された横長矩形状の上部抵抗基板と、裏箱３００１の後側に取り付けられ液晶表示装置１９００を脱着可能に保持するロック部材と、を更に備えている。

【０１３６】

この裏ユニット３０００は、本実施形態では、表ユニット２０００におけるセンター役物２３００の枠内を通して遊技者側から視認することができるようになっており、所定の形状に造形された各ユニット３１００、３４００、３５００等によってパチンコ遊技機１のコンセプトを特徴付けることができるようになっている。また、裏ユニット３０００は、遊技状態に応じて各ユニット３１００、３４００、３５００が、それぞれ独立、或いは、連係しながら可動するようになっており、その可動により遊技者に対して、遊技状態の変化やチャンスの到来等を示唆することができ、遊技者を楽しませることができるようになっている。

【０１３７】

〔５－４－１．裏箱〕

次に、裏ユニット３０００の裏箱３００１について説明する。裏箱３００１は、前側が開放された箱状に形成され、前端に外方へ突出するフランジ状の固定部３００１ａが複数備えられており、この固定部３００１ａを介して遊技パネル１１５０の後側に固定されるようになっている。また、裏箱３００１は、後壁の略中央に矩形状の開口が形成されており、この開口を通して後側に支持される液晶表示装置１９００が遊技者側から視認できるようになっている。更に、裏箱３００１は、各ユニット３１００、３４００、３５００や、各基板３０１４等を取り付けて固定するための取付部が適宜位置に形成されている。

【０１３８】

また、裏箱３００１は、図示は省略するが、背面視で開口の右側に、液晶表示装置１９００の左右両辺から外方へ突出する一方（背面視で右辺）の固定片１９０２を挿入係止する液晶支持部を備えていると共に、開口の背面視で左側にロック部材が取り付けられており、ロック部材により液晶表示装置１９００の他方（背面視で左辺）の固定片１９０２を支持することで、液晶表示装置１９００が裏箱３００１の後側に脱着可能に取り付けられ

るようになっている。

【0139】

[5-4-2. 誘導部材]

次に、左誘導部材3016及び右誘導部材3018について説明する。左誘導部材3016は、サイド入賞口部材2200の一般入賞口2201と、アタッカユニット2100の左側の一般入賞口2104へ受け入れられた遊技球を、それぞれ異なる流路を通して下方へ誘導排出するようになっており、それぞれの流路に遊技球の通過を検出する一般入賞口スイッチ3020が備えられている。一方、右誘導部材3018は、アタッカユニット2100の上始動口2101と右側の一般入賞口2104へ受け入れられた遊技球を下端付近まではそれぞれ異なる流路を通して下方へ誘導排出されるようになっており、上始動口2101と対応した流路には上始動口スイッチ3022が、右側の一般入賞口2104と対応した流路には一般入賞口スイッチ3020が備えられている。また、右誘導部材3018には、磁気を検出可能な磁気検出スイッチ3024が備えられている。

10

【0140】

これら左誘導部材3016及び右誘導部材3018によって下方へ誘導された遊技球は、基板ホルダ1160の底壁部上に排出され、基板ホルダ1160のアウト球排出部1161から遊技盤4の下方へ排出されるようになっている。

【0141】

[5-4-3. 上部ユニット]

次に、上部ユニット3100について説明する。上部ユニット3100は、全体的に横長に形成され、裏箱3001内で液晶表示装置1900が臨む開口の上側に取り付け固定されるものである。この上部ユニット3100は、左右方向の略中央で前面に配置され正面視で円形状の回転装飾体ユニット3200と、回転装飾体ユニット3200の後側に配置され回転装飾体ユニット3200を昇降させる昇降機構3250と、昇降機構3250の後側で左右方向の略中央に配置された揺動装飾体ユニット3300と、揺動装飾体ユニット3300の左右両側に配置された可動天井ユニット3350と、を主に備えている。

20

【0142】

回転装飾体ユニット3200は、昇降機構3250によって、液晶表示装置1900の上部に位置する上昇位置と、液晶表示装置1900の略中央に位置する下降位置との間で上下方向へ移動することができるようになっている。この回転装飾体ユニット3200は、前面に配置された手裏剣状に形成された回転装飾体が回転するようになっており、同時に、回転することでその遠心力により回転装飾体の回転半径が拡張するようになっている。

30

【0143】

また、回転装飾体ユニット3200は、端に回転装飾体が回転するだけでなく、半径方向外側へ突出するようになっているため、回転装飾体全体の回転半径が拡張して見た目を大きく変化させることができるようになっており、遊技者に強いインパクトを与えることができ、遊技者を楽しませて遊技に対する興味が低下するのを抑制することができる。また、遊技者の関心を強く引付けることができ、他のパチンコ遊技機に対して大きく差別化して遊技するパチンコ遊技機としてパチンコ遊技機1を選択させ易くすることができるようになっている。

40

【0144】

揺動装飾体ユニット3300は、上昇位置に位置した回転装飾体ユニット3200に隣接するようにその後側の左右に配置された揺動装飾体を備えており、遊技状態に応じて左右の揺動装飾体を一斉に左右方向へ揺動させることができるようになっている。

【0145】

可動天井ユニット3350は、上部ユニット3100の左右両端に水平方向へ延びるような板状の天井装飾体を備えている。この天井装飾体は、前端側を中心として左右方向へ延びた軸周りに回動可能に形成されており、遊技状態に応じて、天井装飾体の後端側が下降する方向へ回動するようになっている。

50

【0146】

[5-4-4. キャラクタユニット]

次に、裏ユニット3000のキャラクタユニット3400について説明する。キャラクタユニット3400は、忍者を模式化すると共に立体的に造形したキャラクタ体を備えており、遊技状態に応じて、キャラクタ体が右端の位置から、中央側へ寄った位置へ左右方向に移動することができるようになっている。また、キャラクタユニット3400のキャラクタ体は、左右方向へ移動する際に、その移動と共に上下方向へ延びた軸周りに所定角度回転するようになっている。

【0147】

また、キャラクタユニット3400のキャラクタ体は、頭部が左右方向へ伸びた軸周りに往復回転することができるようになっていると共に、右腕が上下方向へ伸びた軸周りに往復回転することができるようになっている。これにより、頭部を往復回転させることで、あたかもキャラクタが頷いているような動作をさせることができるようになっている。また、右腕を水平方向へ往復回転させることで、あたかもキャラクタが手裏剣を投げているような動作をさせることができるようになっている。

【0148】

[5-4-5. 歯車装飾体ユニット]

次に、裏ユニット3000の歯車装飾体ユニット3500について説明する。歯車装飾体ユニット3500は、左右方向へ延びた軸周りに回転可能とされ上下方向に複数配置された歯車状の歯車装飾体を備えており、遊技状態に応じて、各歯車装飾体が一斉に回転するようになっている。

【0149】

[5-4-6. 液晶表示装置]

次に、遊技盤4の液晶表示装置1900について説明する。液晶表示装置1900は、裏ユニット3000の裏箱3001の後面に脱着可能に取り付けられるようになっており、遊技状態に応じて所定の演出画像を表示することができるようになっている。この液晶表示装置1900は、左右両側から外方へ突出した固定片1902を備えており、この固定片1902を介して裏箱3001に取り付けられるようになっている。

【0150】

また、液晶表示装置1900は、詳細な図示は省略するが、その後側に周辺制御基板4140を収容した周辺基板ボックス1905を備えている。

【0151】

[6. 機能表示ユニット]

次に、遊技盤4における機能表示ユニット1180について図10を参照して説明する。この機能表示ユニット1180は、前構成部材1110の所定位置に取り付けて配置されるものである。図10はパチンコ遊技機に取り付けた状態で遊技盤における機能表示ユニットを拡大して示す正面図である。

【0152】

機能表示ユニット1180は、図10に拡大して示すように、正面視左側端部に遊技領域1100内へ打ち込まれた遊技球によって変化する遊技状態を表示するための1つのLEDからなる遊技状態表示器1183と、遊技状態表示器1183の右側で上下方向へ並んだ2つのLEDからなり上始動口2101への遊技球の受け入れに関する保留数を表示するための上特別図柄記憶表示器1184と、上特別図柄記憶表示器1184の右側に配置され上始動口2101への遊技球の受け入れにより抽選された第一特別抽選結果を第一特別図柄として表示するための1つの7セグメントLEDからなる上特別図柄表示器1185と、上特別図柄表示器1185の右斜め上に配置され下始動口2102への遊技球の受け入れにより抽選された第二特別抽選結果を第二特別図柄として表示するための1つの7セグメントLEDからなる下特別図柄表示器1186と、下特別図柄表示器1186の右側で上下方向へ並んだ2つのLEDからなり下始動口2102への遊技球の受け入れに関する保留数を表示するための下特別図柄記憶表示器1187と、を備えている。

【0153】

機能表示ユニット1180の表示部1181には、下特別図柄表示器1186の直上から内周レール1113に略沿った円弧状に並んで配置され遊技球によるゲート部2350の通過に関する保留数を表示するための4つのLEDからなる普通図柄記憶表示器1188と、普通図柄記憶表示器の下側に配置され遊技球がゲート部2350を通過することで抽選された普通抽選結果を普通図柄として表示するための1つのLEDからなる普通図柄表示器1189と、普通図柄記憶表示器1188の斜め右上側へ並んで配置され第一特別抽選結果又は第二特別抽選結果が「大当たり」の時に大入賞口2103の開閉パターンの繰返し回数（ラウンド数）を表示するための2つのLEDからなるラウンド表示器1190と、を備えている。

10

【0154】

遊技状態表示器1183は、赤色・緑色・橙色と、その発光色を変化させることが可能なフルカラーLEDとされており、発光する発光色と、点灯・点滅との組合せにより、様々な遊技状態（例えば、確率変動状態、時間短縮状態、確変時短状態、大当たり遊技状態、小当たり遊技状態、等）を表示することができるようになっている。

【0155】

上特別図柄記憶表示器1184は、上特別図柄表示器1185において第一特別図柄を変動表示させることができない時に、上始動口2101へ遊技球が受け入れられた場合に、変動表示の開始が保留（記憶）された第一特別図柄の保留数（記憶数）を表示するものである。この上特別図柄記憶表示器1184は、所定のLEDからなる第一特別図柄記憶ランプ1184aと、第一特別図柄記憶ランプ1184bとを有しており、第一特別図柄記憶ランプ1184a、1184bの点灯・点滅パターンによって、保留数を表示することができるようになっている。具体的には、例えば、保留数が1つの時には第一特別図柄記憶ランプ1184aが点灯して第一特別図柄記憶ランプ1184bが消灯し、保留数が2つの時には第一特別図柄記憶ランプ1184a、1184bがともに点灯し、保留数が3つの時には第一特別図柄記憶ランプ1184aが点滅して第一特別図柄記憶ランプ1184bが点灯し、保留数が4つの時には第一特別図柄記憶ランプ1184a、1184bがともに点滅するようになっている。なお、本実施形態では、4つまで保留されるようになっている。

20

【0156】

下特別図柄記憶表示器1187は、下特別図柄表示器1186において第二特別図柄を変動表示させることができない時に、下始動口2102へ遊技球が受け入れられた場合に、変動表示の開始が保留（記憶）された第二特別図柄の保留数（記憶数）を表示するものである。この下特別図柄記憶表示器1187は、所定のLEDからなる第二特別図柄記憶ランプ1187aと、第二特別図柄記憶ランプ1187bとを有しており、第二特別図柄記憶ランプ1187a、1187bの点灯・点滅パターンによって、保留数を表示することができるようになっている。具体的には、例えば、保留数が1つの時には第二特別図柄記憶ランプ1187aが点灯して第二特別図柄記憶ランプ1187bが消灯し、保留数が2つの時には第二特別図柄記憶表示ランプ1187a、1187bがともに点灯し、保留数が3つの時には第二特別図柄記憶ランプ1187aが点滅して第二特別図柄記憶ランプ1187bが点灯し、保留数が4つの時には第二特別図柄記憶ランプ1187a、1187bがともに点滅するようになっている。なお、本実施形態では、4つまで保留されるようになっている。

30

40

【0157】

上特別図柄表示器1185及び下特別図柄表示器1186は、上始動口2101や下始動口2102への遊技球の受け入れにより、抽選された第一特別抽選結果や第二特別抽選結果を表示するものであり、7セグメントLEDが特別抽選結果に応じた所定の時間、変動した後停止し、停止した7セグメントLEDの発光パターン（特別図柄）によって、第一特別抽選結果や第二特別抽選結果を遊技者側に認識させることができるようになっている。

50

【0158】

普通図柄表示器1189は、赤色・緑色・橙色と、その発光色を変化させることが可能なフルカラーLEDとされており、発光する発光色と、点灯・点滅との組合せにより、ゲート部2350を遊技球が通過することで抽選される普通抽選結果を表示することができるようになっている。なお、普通図柄表示器1189による普通図柄の表示も、特別図柄と同様に、所定時間変動表示した後に、普通抽選結果に対応した発光パターンで停止表示するようになっている。

【0159】

普通図柄記憶表示器1188は、普通図柄表示器1189において普通図柄を変動表示させることができない時に、ゲート部2350を遊技球が通過した場合に、変動表示の開始が保留（記憶）された普通図柄の保留数（記憶数）を表示するものである。この普通図柄記憶表示器1188は、下から並んで配置された4つの普通図柄記憶ランプ1188a～1188dを備え、それぞれが所定のLEDとされており、保留数に応じて下から普通図柄記憶ランプ1188a～1188dを順次点灯させることで普通図柄の保留数を表示させることができるようになっている。なお、本実施形態では、普通図柄の変動表示が4つまで保留（記憶）されるようになっている。

10

【0160】

ラウンド表示器1190は、所定のLEDからなる2ラウンド表示ランプ1190aと、15ラウンド表示ランプ1190bとを備えており、それぞれのランプが点灯することで「大当り」遊技におけるラウンド数を表示することができるようになっている。

20

【0161】

また、機能表示ユニット1180は、図10に示すように、遊技盤4をパチンコ遊技機1に取り付けた状態で、扉枠5の遊技窓101を通して遊技者側から視認することができるようになっている。遊技状態表示器1183、上特別図柄記憶表示器1184、上特別図柄表示器1185、下特別図柄表示器1186、下特別図柄記憶表示器1187、普通図柄記憶表示器1188、普通図柄表示器1189、及びラウンド表示器1190は、機能表示基板1191の前面に取り付けられている。なお、機能表示ユニット1180の後方突出部の後端には、機能表示基板1191と主制御基板4100とを接続するための接続端子が取り付けられている。

【0162】

30

本実施形態では、機能表示ユニット1180を遊技盤4の前構成部材1110に備えるようにしているので、遊技パネル1150に取り付けられる表ユニット2000や裏ユニット3000に備えるようにした場合と比較して、機能表示ユニット1180を遊技盤4の基本構成として流用することができ、パチンコ遊技機1に係る構成を簡略化してコストが増加するのを防止することができるとともに、パチンコ遊技機1の機種（表ユニット2000や裏ユニット3000により具現化されパチンコ遊技機1の機種を特徴付けることが可能な遊技盤4の詳細構成）が異なっているとしても、機能表示ユニット1180の位置が変化しないので、遊技者や遊技ホールの店員等に対して、戸惑うことなく機能表示ユニット1180の位置を認識させることができるようになっている。

【0163】

40

〔7. 主制御基板、払出制御基板及び周辺制御基板〕

次に、パチンコ遊技機1の各種制御を行う制御基板について、図11～図16を参照して説明する。図11は主制御基板、払出制御基板及び周辺制御基板のブロック図であり、図12は図11のつづきを示すブロック図であり、図13は主基板を構成する払出制御基板とCRユニット及び度数表示板との電気的な接続を中継する遊技球等貸出装置接続端子板に入出力される各種検出信号の概略図であり、図14は図11のつづきを示すブロック図であり、図15は周辺制御MPUの概略を示すブロック図であり、図16は液晶及び音制御部における音源内蔵VDP周辺のブロック図である。

【0164】

パチンコ遊技機1の制御構成は、図11に示すように、主制御基板4100、払出制御

50

基板 4 1 1 0 及び周辺制御基板 4 1 4 0 から主として構成されており、各種制御が分担されている。まず、主制御基板について説明し、続いて払出制御基板、電源基板、そして周辺制御基板について説明する。

【0165】

[7-1. 主制御基板]

遊技の進行を制御する主制御基板 4 1 0 0 は、図 1 1 に示すように、電源投入時に実行される電源投入時処理を制御するとともに電源投入時から所定時間が経過した後に実行されるとともに遊技動作を制御するメイン制御プログラムなどの各種制御プログラムや各種コマンドを記憶する ROM や一時的にデータを記憶する RAM 等が内蔵されるマイクロプロセッサである主制御 MPU 4 1 0 0 a と、各種検出スイッチからの検出信号が入力される主制御入力回路 4 1 0 0 b と、各種信号を外部の基板等へ出力するための主制御出力回路 4 1 0 0 c と、各種ソレノイドを駆動するための主制御ソレノイド駆動回路 4 1 0 0 d と、予め定めた電圧の停電又は瞬停の兆候を監視する停電監視回路 4 1 0 0 e と、を主として備えている。

【0166】

主制御 MPU 4 1 0 0 a には、その内蔵されている RAM (以下、「主制御内蔵 RAM」と記載する。)や、その内蔵されている ROM (以下、「主制御内蔵 ROM」と記載する。)のほかに、その動作(システム)を監視するウォッチドックタイマや不正を防止するための機能等も内蔵されている。

【0167】

また、主制御 MPU 4 1 0 0 a は、不揮発性の RAM が内蔵されている。この不揮発性の RAM には、主制御 MPU 4 1 0 0 a を製造したメーカによって個体を識別するためのユニークな符号(世界で 1 つしか存在しない符号)が付された固有の ID コードが予め記憶されている。この一度付された ID コードは、不揮発性の RAM に記憶されるため、外部装置を用いても書き換えることができない。主制御 MPU 4 1 0 0 a は、不揮発性の RAM から ID コードを取り出して参照することができる。

【0168】

主制御入力回路 4 1 0 0 b は、その各種入力端子に各種検出スイッチからの検出信号がそれぞれ入力された情報を強制的にリセットするためのリセット端子が設けられず、リセット機能を有していない。このため、主制御入力回路 4 1 0 0 b は、後述する主制御システムリセットからのシステムリセット信号が入力されない回路として構成されている。つまり、主制御入力回路 4 1 0 0 b は、その各種入力端子に入力されている各種検出スイッチからの検出信号に基づく情報が後述する主制御システムリセットによりリセットされないことによって、その情報に基づく各種信号がその各種出力端子から出力される回路として構成されている。

【0169】

主制御出力回路 4 1 0 0 c は、エミッタ端子がグランド (GND) と接地されたオープンコレクタ出力タイプとして回路構成されており、その各種入力端子に各種信号を外部の基板等へ出力するための各種信号が入力された情報を強制的にリセットするためのリセット端子が設けられるリセット機能を有するリセット機能付き主制御出力回路 4 1 0 0 c a と、リセット端子が設けられていないリセット機能を有しないリセット機能なし主制御出力回路 4 1 0 0 c b と、から構成されている。リセット機能付き主制御出力回路 4 1 0 0 c a は、後述する主制御システムリセットからのシステムリセット信号が入力される回路として構成されている。つまり、リセット機能付き主制御出力回路 4 1 0 0 c a は、その各種入力端子に入力されている各種信号を外部の基板等へ出力するための情報が後述する主制御システムリセットによりリセットされることによって、その情報に基づく信号がその各種出力端子から全く出力されない回路として構成されている。これに対して、リセット機能なし主制御出力回路 4 1 0 0 c b は、後述する主制御システムリセットからのシステムリセット信号が入力されない回路として構成されている。つまり、リセット機能なし主制御出力回路 4 1 0 0 c b は、その各種入力端子に入力されている各種信号を外部の基

板等へ出力するための情報が後述する主制御システムリセットによりリセットされないことによって、その情報に基づく信号がその各種出力端子から出力される回路として構成されている。

【0170】

図8に示した、上始動口2101に入球した遊技球を検出する上始動口スイッチ3022、下始動口2102に入球した遊技球を検出する下始動口スイッチ2109、及び一般入賞口2104に入球した遊技球を検出する一般入賞口スイッチ3020からの検出信号や停電監視回路4100eからの信号は、主制御入力回路4100bを介して主制御MPU4100aの所定の入力ポートの入力端子に入力されている。また、図8に示した、ゲート部2350を通過した遊技球を検出するゲートスイッチ2352、一般入賞口2201に入球した遊技球を検出する一般入賞口スイッチ3020、大入賞口2103に入球した遊技球を検出するカウントスイッチ2110、及び図9に示した裏ユニット3000に取り付けられて磁石を用いた不正行為を検出する磁気検出スイッチ3024からの検出信号は、遊技盤4に取り付けられたパネル中継端子板4161、そして主制御入力回路4100bを介して主制御MPU4100aの所定の入力ポートの入力端子に入力されている。

【0171】

主制御MPU4100aは、これらの各スイッチからの検出信号に基づいて、その所定の出力ポートの出力端子からリセット機能付き主制御出力回路4100caに駆動信号を出力することにより、リセット機能付き主制御出力回路4100caから主制御ソレノイド駆動回路4100dに制御信号を出力し、主制御ソレノイド駆動回路4100dからパネル中継端子板4161を介して始動口ソレノイド2105及びアタッカソレノイド2108に駆動信号を出力したり、その所定の出力ポートの出力端子からリセット機能付き主制御出力回路4100caに駆動信号を出力することにより、リセット機能付き主制御出力回路4100caからパネル中継端子板4161、そして機能表示基板1191を介して上特別図柄表示器1185、下特別図柄表示器1186、上特別図柄記憶表示器1184、下特別図柄記憶表示器1187、普通図柄表示器1189、普通図柄記憶表示器1188、遊技状態表示器1183、及びラウンド表示器1190に駆動信号を出力したりする。

【0172】

また、主制御MPU4100aは、その所定の出力ポートの出力端子からリセット機能付き主制御出力回路4100caに遊技に関する各種情報（遊技情報）を出力することにより、リセット機能付き主制御出力回路4100caから払出制御基板4110に各種情報（遊技情報）を出力したり、その所定の出力ポートの出力端子からリセット機能付き主制御出力回路4100caに信号（停電クリア信号）を出力することにより、リセット機能付き主制御出力回路4100caから停電監視回路4100eに信号（停電クリア信号）を出力したりする。

【0173】

なお、本実施形態において、上始動口スイッチ3022、下始動口スイッチ2109、ゲートスイッチ2352、及びカウントスイッチ2110には、非接触タイプの電磁式の近接スイッチを用いているのに対して、一般入賞口スイッチ3020、3020には、接触タイプのON/OFF動作式のメカニカルスイッチを用いている。これは、遊技球が上始動口2101や下始動口2102に頻繁に入球するし、ゲート部2350を頻繁に通過するため、上始動口スイッチ3022、下始動口スイッチ2109、及びゲートスイッチ2352による遊技球の検出も頻繁に発生する。このため、上始動口スイッチ3022、下始動口スイッチ2109、及びゲートスイッチ2352には、寿命の長い近接スイッチを用いている。また、遊技者にとって有利となる大当たり遊技状態が発生すると、大入賞口2103が開放されて遊技球が頻繁に入球するため、カウントスイッチ2110による遊技球の検出も頻繁に発生する。このため、カウントスイッチ2110にも、寿命の長い近接スイッチを用いている。これに対して、遊技球が頻繁に入球しない一般入賞口2104、

2201には、一般入賞口スイッチ3020、3020による検出も頻繁に発生しない。このため、一般入賞口スイッチ3020、3020には、近接スイッチより寿命が短いメカニカルスイッチを用いている。

【0174】

また、主制御MPU4100aは、その所定のシリアル出力ポートの出力端子からリセット機能なし主制御出力回路4100cbに払い出しに関する各種コマンドをシリアルデータとして送信することにより、リセット機能なし主制御出力回路4100cbから払出制御基板4110に各種コマンドをシリアルデータとして送信する。払出制御基板4110は、主制御基板4100からの各種コマンドをシリアルデータとして正常受信完了すると、その旨を伝える信号（払主ACK信号）を主制御基板4100に出力する。この信号（払主ACK信号）が主制御入力回路4100bを介して主制御MPU4100aの所定の入力ポートの入力端子に入力されるようになっている。

10

【0175】

また、主制御MPU4100aは、払出制御基板4110からのパチンコ遊技機1の状態に関する各種コマンドをシリアルデータとして主制御入力回路4100bで受信することにより、主制御入力回路4100bからその所定のシリアル入力ポートの入力端子で各種コマンドをシリアルデータとして受信する。主制御MPU4100aは、払出制御基板4110からの各種コマンドをシリアルデータとして正常受信完了すると、その旨を伝える信号（主払ACK信号）を、その所定の出力ポートの出力端子からリセット機能付き主制御出力回路4100caに出力し、リセット機能付き主制御出力回路4100caから払出制御基板4110に信号（主払ACK信号）を出力する。

20

【0176】

また、主制御MPU4100aは、その所定のシリアル出力ポートの出力端子からリセット機能なし主制御出力回路4100cbに遊技演出の制御に関する各種コマンド及びパチンコ遊技機1の状態に関する各種コマンドをシリアルデータとして送信することにより、リセット機能なし主制御出力回路4100cbから周辺制御基板4140に各種コマンドをシリアルデータとして送信する。

【0177】

ここで、周辺制御基板4140へ各種コマンドをシリアルデータとして送信する主周シリアル送信ポートについて簡単に説明する。主制御MPU4100aは、主制御CPUコア4100aaを中心として構成されており、主制御内蔵RAMのほかに、主制御各種シリアルI/Oポートの1つである主周シリアル送信ポート4100ae等がバス4100ahを介して回路接続されている（図21を参照）。主周シリアル送信ポート4100aeは、周辺制御基板4140へ各種コマンドを主周シリアルデータとして送信するものであり、送信シフトレジスタ4100aea、送信バッファレジスタ4100aeb、シリアル管理部4100aec等を主として構成されている（図21を参照）。主制御CPUコア4100aaは、コマンドを送信バッファレジスタ4100aebにセットして送信開始信号をシリアル管理部4100aecに出力すると、このシリアル管理部4100aecが送信バッファレジスタ4100aebにセットされたコマンドを送信バッファレジスタ4100aebから送信シフトレジスタ4100aeaに転送して主周シリアルデータとして周辺制御基板4140に送信開始する。本実施形態では、送信バッファレジスタ4100aebの記憶容量として32バイトを有している。主制御CPUコア4100aaは、送信バッファレジスタ4100aebに複数のコマンドをセットした後にシリアル管理部4100aecに送信開始信号を出力することによって複数のコマンドを連続的に周辺制御基板4140に送信している。

30

40

【0178】

なお、主制御基板4100に各種電圧を供給する電源基板851は、電源遮断時にでも所定時間、主制御基板4100に電力を供給するためのバックアップ電源としての電気二重層キャパシタ（以下、単に「キャパシタ」と記載する。）BC0（図17を参照）を備えている。このキャパシタBC0により主制御MPU4100aは、電源遮断時にでも電

50

源断時処理において各種情報を主制御内蔵RAMに記憶することができるようになっている。主制御内蔵RAMに記憶される各種情報は、電源投入時から予め定めた期間内に後述する払出制御基板4110の操作スイッチ860aが操作されると、操作スイッチ860aからの操作信号（RAMクリア信号）が払出制御基板4110から出力され、主制御入力回路4100bを介して、主制御MPU4100aの所定の入力ポートの入力端子に入力され、これを契機として、主制御MPU4100aによって主制御内蔵RAMから完全に消去（クリア）されるようになっている。

【0179】

[7-2. 払出制御基板]

遊技球の払い出し等を制御する払出制御基板4110は、図12に示すように、払い出しに関する各種制御を行う払出制御部4120と、各種機能を兼用する操作スイッチ860aと、パチンコ遊技機1の状態を表示するエラーLED表示器860bと、を備えている。また、RAMクリアスイッチとしての機能を兼ね備える操作スイッチ860aは、操作されることによって出力された検出信号に基づいて、主制御MPU4100aに内蔵されているRAM（以下、「主制御内蔵RAM」と記載する。）に記憶された情報を完全に消去するためのRAMクリア信号を出力する。

【0180】

[7-2-1. 払出制御部]

払い出しに関する各種制御を行う払出制御部4120は、図12に示すように、電源投入時に実行される電源投入時処理を制御するとともに電源投入時から所定時間が経過した後には実行される遊技媒体の払出動作を制御する払出制御プログラムを含む各種制御プログラムや各種コマンドを記憶するROMや一時的にデータを記憶するRAM等が内蔵されるマイクロプロセッサである払出制御MPU4120aと、払い出しに関する各種検出スイッチからの検出信号が入力される払出制御入力回路4120bと、各種信号を外部の基板等へ出力するための払出制御出力回路4120cと、図5に示した賞球装置740の払出モータ744に駆動信号を出力するための払出モータ駆動回路4120dと、CRユニット6との各種信号をやり取りするためのCRユニット入出力回路4120eと、を備えている。払出制御MPU4120aには、その内蔵されているRAM（以下、「払出制御内蔵RAM」と記載する。）や、その内蔵されているROM（以下、「払出制御内蔵ROM」と記載する。）のほかに、その動作（システム）を監視するウォッチドックタイマや不正を防止するための機能等も内蔵されている。

【0181】

払出制御プログラムは、払出制御MPU4120aの制御によって、主制御基板4100からの遊技に関する各種情報（遊技情報）及び払い出しに関する各種コマンドをそれぞれ払出制御I/Oポート4120bを介して払主シリアルデータ送信信号としてシリアル方式でシリアルデータを受信する。また、払出制御プログラムは、遊技球の払出動作にエラーが発生したことを契機として枠状態1コマンド（第1のエラー発生コマンドに相当）を生成したり、エラー解除部としての操作スイッチ860aの操作信号（検出信号）に基づいて16ビット（2バイト）のエラー解除ナビコマンド（第1のエラー解除コマンドに相当）を作成し、これらエラー発生コマンド及びエラー解除ナビコマンドをそれぞれ、払主シリアルデータ送信信号としてシリアル方式のシリアルデータとして、払出制御I/Oポート4120bを介して主制御基板4100の受信ポートに対して出力する（コマンド送信手段）。また、この払出制御プログラムは、電源投入時から所定時間が経過した後、即ち、払出制御部メイン処理が実行されたり払出制御部タイマ割り込み処理が実行されて払出制御が開始された後に、その払出動作に関してエラーが発生した場合、操作スイッチ860aの操作に伴って発生した検出信号に基づいて当該エラーを解除するとともに当該エラーに応じた警告情報の出力などを停止させる（エラー解除制御手段）。

【0182】

また、この払出制御プログラムは、扉枠開放スイッチ618からその開放操作に伴う検出信号（扉枠開放検出信号）が入力されると扉枠開放コマンドの（第1の扉開放コマンド

）を出力するとともに、本体枠開放スイッチ 6 1 9 からその開放操作に伴う検出信号（本体枠開放検出信号）が入力されると本体枠開放コマンド（第 1 の本体枠開放コマンド）を出力する。一方、また、この払出制御プログラムは、扉枠開放スイッチ 6 1 8 からその閉鎖操作に伴う検出信号（扉枠閉鎖検出信号）が入力されると扉枠閉鎖コマンド（第 1 の扉枠閉鎖コマンド）のを出力するとともに、本体枠開放スイッチ 6 1 9 からその閉鎖操作に伴う検出信号（本体枠閉鎖検出信号）が入力されると本体枠閉鎖コマンド（第 1 の本体枠閉鎖コマンド）を出力する。

【0183】

払出制御入力回路 4 1 2 0 b は、その各種入力端子に各種検出スイッチからの検出信号がそれぞれ入力された情報を強制的にリセットするためのリセット端子が設けられず、リセット機能を有していない。このため、払出制御入力回路 4 1 2 0 b は、後述する払出制御システムリセットからのシステムリセット信号が入力されない回路として構成されている。つまり、払出制御入力回路 4 1 2 0 b は、その各種入力端子に入力されている各種検出スイッチからの検出信号に基づく情報が後述する払出制御システムリセットによりリセットされないことによって、その情報に基づく各種信号がその各種出力端子から出力される回路として構成されている。

【0184】

払出制御出力回路 4 1 2 0 c は、エミッタ端子がグランド（GND）と接地されたオープンコレクタ出力タイプとして回路構成されており、その各種入力端子に各種信号を外部の基板等へ出力するための各種信号が入力された情報を強制的にリセットするためのリセット端子が設けられるリセット機能を有するリセット機能付き払出制御出力回路 4 1 2 0 c a と、リセット端子が設けられていないリセット機能を有しないリセット機能なし払出制御出力回路 4 1 2 0 c b と、から構成されている。リセット機能付き払出制御出力回路 4 1 2 0 c a は、後述する払出制御システムリセットからのシステムリセット信号が入力される回路として構成されている。つまり、リセット機能付き払出制御出力回路 4 1 2 0 c a は、その各種入力端子に入力されている各種信号を外部の基板等へ出力するための情報が後述する払出制御システムリセットによりリセットされることによって、その情報に基づく信号がその各種出力端子から全く出力されない回路として構成されている。これに対して、リセット機能なし払出制御出力回路 4 1 2 0 c b は、後述する払出制御システムリセットからのシステムリセット信号が入力されない回路として構成されている。つまり、リセット機能なし払出制御出力回路 4 1 2 0 c b は、その各種入力端子に入力されている各種信号を外部の基板等へ出力するための情報が後述する払出制御システムリセットによりリセットされないことによって、その情報に基づく信号がその各種出力端子から出力される回路として構成されている。

【0185】

賞球装置 7 4 0 の供給通路内に遊技球の有無を検出する球切れスイッチ 7 5 0、及び賞球装置 7 4 0 の賞球通路内を流下する遊技球を検出する計数スイッチ 7 5 1 からの検出信号は、まず賞球装置 7 4 0 の賞球ケース内基板 7 5 4、そして払出制御入力回路 4 1 2 0 b を介して払出制御 M P U 4 1 2 0 a の所定の入力ポートの入力端子に入力されている。賞球装置 7 4 0 の回転検出盤に形成された検出スリットを検出するための回転角スイッチ 7 5 2 からの検出信号は、まず賞球装置 7 4 0 の回転角スイッチ基板 7 5 3、そして賞球ケース内基板 7 5 4、そして払出制御入力回路 4 1 2 0 b を介して払出制御 M P U 4 1 2 0 a の所定の入力ポートの入力端子に入力されている。

【0186】

また、本体枠 3 に対する扉枠 5 の開放を検出する扉枠開放スイッチ 6 1 8、及び外枠 2 に対する本体枠 3 の開放を検出する本体枠開放スイッチ 6 1 9 からの検出信号は、払出制御入力回路 4 1 2 0 b を介して払出制御 M P U 4 1 2 0 a の所定の入力ポートの入力端子に入力されている。

【0187】

また、図 1 に示したファールカバーユニット 5 4 0 の収容空間が貯留された遊技球で満

10

20

30

40

50

タンであるか否かを検出する満タンスイッチ550からの検出信号は、まずハンドル中継端子板192、電源基板851、そして払出制御入力回路4120bを介して払出制御MPU4120aの所定の入力ポートの入力端子に入力されている。

【0188】

払出制御MPU4120aは、主制御基板4100からの払い出しに関する各種コマンドを、払出制御入力回路4120bを介して、そのシリアル入力ポートの入力端子でシリアルデータ方式で受信したり、操作スイッチ860aの操作信号（検出信号）を払出制御入力回路4120bを介して主制御基板4100に対して出力する。払出制御MPU4120aは、主制御基板4100からの各種コマンドをシリアルデータとして正常受信完了すると、その旨を伝える信号（払主ACK信号）を、その所定の出力ポートの出力端子からリセット機能付き払出制御出力回路4120caに出力することにより、リセット機能付き払出制御出力回路4120caから主制御基板4100に信号（払主ACK信号）を出力する。

10

【0189】

また、払出制御MPU4120aは、そのシリアル出力ポートの出力端子から、パチンコ遊技機1の状態を示すための各種コマンドをシリアルデータとしてリセット機能なし払出制御出力回路4120cbに送信することにより、リセット機能なし払出制御出力回路4120cbから主制御基板4100に各種コマンドをシリアルデータとして送信する。主制御基板4100は、払出制御基板4110からの各種コマンドをシリアルデータとして正常受信完了すると、その旨を伝える信号（主払ACK信号）を払出制御基板4110に出力する。この信号（主払ACK信号）が払出制御入力回路4120bを介して払出制御MPU4120aの所定の入力ポートの入力端子に入力されるようになっている。

20

【0190】

また、払出制御MPU4120aは、その所定の出力ポートの出力端子から、払出モータ744を駆動するための駆動信号をリセット機能付き払出制御出力回路4120caに出力することにより、リセット機能付き払出制御出力回路4120caから駆動信号を払出モータ駆動回路4120dに出力し、払出モータ駆動回路4120dから駆動信号を賞球ケース内基板754を介して払出モータ744に出力したり、その所定の出力ポートの出力端子から、パチンコ遊技機1の状態をエラーLED表示器860bに表示するための駆動信号をリセット機能付き払出制御出力回路4120caに出力することにより、リセット機能付き払出制御出力回路4120caから駆動信号をエラーLED表示器860bに出力したりする。

30

【0191】

エラーLED表示器860bは、セグメント表示器であり、英数字や図形等を表示してパチンコ遊技機1の状態を表示している。エラーLED表示器860bが表示して報知する内容としては、次のようなものがある。例えば、図形「—」が表示されているときには「正常」である旨を報知し、数字「0」が表示されているときには「接続異常」である旨（具体的には、主制御基板4100と払出制御基板4110との基板間において電氣的な接続に異常が生じている旨）を報知し、数字「1」が表示されているときには「球切れ」である旨（具体的には、球切れスイッチ750からの検出信号に基づいて賞球装置740の供給通路内に遊技球がない旨）を報知し、数字「2」が表示されているときには「球がみ」である旨（具体的には、回転角スイッチ752からの検出信号に基づいて賞球装置740の供給通路と連通する振分空間の入り口において払出回転体と遊技球とがその入り口近傍でかみ合って払出回転体が回転困難となっている旨）を報知し、数字「3」が表示されているときには「計数スイッチエラー」である旨（具体的には、計数スイッチ751からの検出信号に基づいて計数スイッチ751に不具合が生じている旨）を報知し、数字「5」が表示されているときには「リトライエラー」である旨（具体的には、払い出し動作のリトライ回数が予め設定された上限値に達した旨）を報知し、数字「6」が表示されているときには「満タン」である旨（具体的には、満タンスイッチ550からの検出信号に基づいてファールカバーユニット540の収容空間が貯留された遊技球で満タンである旨

40

50

）を報知し、数字「7」が表示されているときには「CR未接続」である旨（払出制御基板4110からCRユニット6までに亘るいずれかにおいて電氣的な接続が切断されている旨）を報知し、数字「9」が表示されているときには「ストック中（賞球ストック（未払出）あり）」である旨（具体的には、まだ払い出していない遊技球の球数が予め定めた球数に達している旨）を報知している。

【0192】

また、払出制御MPU4120aは、その所定の出力ポートの出力端子から、実際に払い出した遊技球の球数等をリセット機能付き払出制御出力回路4120caに出力することにより、リセット機能付き払出制御出力回路4120caから図示しない抵抗を介して外部端子板784に実際に払い出した遊技球の球数等を出力したりする。

10

【0193】

また、払出制御基板4110は、主制御基板4100からの遊技に関する各種情報（遊技情報）を図示しない抵抗を介して外部端子板784に出力している。外部端子板784は、図示しない複数のフォトカプラ（赤外LEDとフォトICとが内蔵されて構成されている。）が設けられており、これらの複数のフォトカプラを介して、遊技場（ホール）に設置されたホールコンピュータに遊技球の球数等及び各種情報（遊技情報、遊技球の払出動作に関するエラー内容或いはエラーがあった旨）をそれぞれ伝えるようになっている。外部端子板784とホールコンピュータとは、複数のフォトカプラにより電氣的に絶縁された状態となっており、パチンコ遊技機1の外部端子板784を経由してホールコンピュータへ異常な電圧が印加されてホールコンピュータが誤動作したり故障したりしないようになっているし、ホールコンピュータからパチンコ遊技機1の外部端子板784を経由して遊技を進行する主制御基板4100や払出等を制御する払出制御基板4110に異常な電圧が印加されて誤動作したり故障したりしないようになっている。ホールコンピュータは、パチンコ遊技機1が払い出した遊技球の球数等やパチンコ遊技機1の遊技情報を把握することにより遊技者の遊技を監視している。

20

【0194】

図2に示した貸球ユニット360の球貸スイッチ365aからの遊技球の球貸要求信号、及び返却スイッチ365bからのプリペイドカードの返却要求信号は、まず度数表示板365、主扉中継端子板880、そして遊技球等貸出装置接続端子板869を介してCRユニット6に入力されるようになっている。CRユニット6は、球貸要求信号に従って貸し出す遊技球の球数を指定した信号を、遊技球等貸出装置接続端子板869を介して払出制御基板4110にシリアル方式で送信し、この信号がCRユニット入出力回路4120eを介して払出制御MPU4120aの所定の入力ポートの入力端子に入力されるようになっている。また、CRユニット6は、貸し出した遊技球の球数に応じて挿入されたプリペイドカードの残度を更新するとともに、その残度を残度数表示器365cに表示するための信号を、遊技球等貸出装置接続端子板869、主扉中継端子板880、そして度数表示板365に出力し、この信号が残度数表示器365cに入力されるようになっている。また、残度数表示器365cに隣接するCRユニットランプ365dは、CRユニット6からの供給電圧が遊技球等貸出装置接続端子板869そして主扉中継端子板880を介して入力されるようになっている。

30

40

【0195】

なお、払出制御基板4110に各種電圧を供給する電源基板851は、電源遮断時にでも所定時間、払出制御基板4110に電力を供給するためのバックアップ電源としてのキャパシタBC1（図17を参照）を備えている。このキャパシタBC1により払出制御MPU4120aは、電源遮断時にでも電源断時処理において各種情報を払出制御内蔵RAM（払出記憶部）に記憶することができるようになっている。払出制御内蔵RAMに記憶される各種情報は、電源投入時から予め定めた期間内に操作スイッチ860aが操作されると、その操作信号が払出制御入力回路4120bを介して、払出制御MPU4120aの所定の入力ポートの入力端子に入力され、払出制御MPU4120aは払出制御内蔵RAMに記憶された情報を完全に消去するためのRAMクリア信号として判断し、これを契

50

機として、払出制御MPU4120aによって払出制御内蔵RAMから完全に消去（クリア）されるようになっている。この操作信号（RAMクリア信号）は、リセット機能なし払出制御出力回路4120cbに出力され、リセット機能なし払出制御出力回路4120cbから主制御基板4100に出力されるようになっている。

【0196】

〔7-2-2. 遊技球等貸出装置接続端子板との各種信号のやり取り〕

ここで、払出制御部4120とCRユニット6とにおける各種信号のやり取り、及びCRユニット6と度数表示板365とにおける各種信号のやり取りについて、図13に基づいて説明する。遊技球等貸出装置接続端子板869は、図13に示すように、CRユニット6と払出制御基板4110との基板間の電氣的な接続を中継するほかに、CRユニット6と度数表示板365との基板間の電氣的な接続も中継している（正確には、遊技球等貸出装置接続端子板869は、主扉中継端子板880を介して度数表示板365と電氣的に接続されており、CRユニット6と遊技球等貸出装置接続端子板869とが電氣的に接続され、遊技球等貸出装置接続端子板869と主扉中継端子板880とが電氣的に接続され、そして主扉中継端子板880と度数表示板365とが電氣的に接続されている）。CRユニット6と遊技球等貸出装置接続端子板869との基板間、遊技球等貸出装置接続端子板869と払出制御基板4110との基板間、遊技球等貸出装置接続端子板869と主扉中継端子板880との基板間、及び遊技球等貸出装置接続端子板869と度数表示板365との基板間は、各配線（ハーネス）によって電氣的にそれぞれ接続されている。また、電源基板851からの後述するAC24Vが遊技球等貸出装置接続端子板869を介してCRユニット6に供給されている。CRユニット6は、この供給されたAC24Vから所定電圧VL（本実施形態では、直流+12V（DC+12V、以下「+12V」記載する。））を、内蔵する図示しない電圧作成回路により作成してグラウンドLGとともに、遊技球等貸出装置接続端子板869を介して払出制御基板4110に供給する一方、遊技球等貸出装置接続端子板869そして主扉中継端子板880を介して度数表示板365に供給している。

【0197】

度数表示板365は、その部品面に、図2に示した、貸球ユニット360の貸球ボタン361と対応する位置に押ボタンスイッチである球貸スイッチ365aが実装され、貸球ユニット360の返却ボタン362と対応する位置に押ボタンスイッチである返却スイッチ365bが実装され、貸球ユニット360の貸出残表示部363と対応する位置にセグメント表示器である残度数表示器365cが実装されている。

【0198】

球貸スイッチ365a及び返却スイッチ365bは、CRユニット6からのグラウンドLGが遊技球等貸出装置接続端子板869そして主扉中継端子板880を介して電氣的に接続されている。球貸スイッチ365aは、貸球ボタン361が押圧操作されると、球貸スイッチ365aのスイッチが入り（ONし）、球貸スイッチ365aからの球貸操作信号TDSが主扉中継端子板880そして遊技球等貸出装置接続端子板869を介してCRユニット6に入力されるようになっている。返却スイッチ365bは、返却ボタン362が押圧操作されると、返却スイッチ365bのスイッチが入り（ONし）、返却スイッチ365bからの返却操作信号RESが主扉中継端子板880そして遊技球等貸出装置接続端子板869を介してCRユニット6に入力されるようになっている。

【0199】

残度数表示器365cは、セグメント表示器が3個一列に並設されたものであり、これら3桁のセグメント表示器のうち1桁のセグメント表示器ずつ順次駆動する、いわゆるダイナミック点灯方式によって3桁のセグメント表示器が点灯制御されるようになっている。このような点灯制御によって、残度数表示器365cは、CRユニット6に挿入されたプリペイドカードの残額を表示したり、CRユニット6のエラーを表示したりする。残度数表示器365cは、3桁のセグメント表示器のうち1桁のセグメント表示器を指定するためのデジット信号DG0～DG2（計3本の信号）と、この指定した1桁のセグメント

表示器を点灯させて表示させる内容を指定するためのセグメント駆動信号SEG-A～SEG-G（計7本の信号）と、がCRユニット6から遊技球等貸出装置接続端子板869そして主扉中継端子板880を介して入力されると、この入力された、デジット信号DG0～DG2及びセグメント駆動信号SEG-A～SEG-Gに従って1桁のセグメント表示器が順次発光され、これらの3桁のセグメント表示器の発光による内容が貸出残表示部363を通して視認することができるようになっている。

【0200】

なお、残度数表示器365cに隣接してCRユニットランプ365dが度数表示板365に実装されている。このCRユニットランプ365dは、CRユニット6からの所定電圧VLが遊技球等貸出装置接続端子板869そして主扉中継端子板880を介して入力されている。所定電圧VLは、CRユニットランプ365dを介して遊技球等貸出装置接続端子板869に実装された電流制限抵抗を通して球貸可能信号TDLとしてCRユニット6に入力されている。CRユニット6は、内蔵する電圧作成回路で電源基板851から供給されたAC24Vから所定電圧VLを作成しており、球貸スイッチ365a及び返却スイッチ365bが有効である球貸可能な状態である場合には球貸可能信号TDLの論理を制御してCRユニットランプ365dを発光させ、この発光が貸出残表示部363を通して視認することができるようになっている。また、セグメント駆動信号SEG-A～SEG-Gは、遊技球等貸出装置接続端子板869に実装された電流制限抵抗を通して残度数表示器365cに入力されている。

【0201】

CRユニット6は、貸球ボタン361が押圧操作されて球貸スイッチ365aからの球貸操作信号TDSが度数表示板365から主扉中継端子板880そして遊技球等貸出装置接続端子板869を介して入力されると、貸球要求信号であるBRDYを、遊技球等貸出装置接続端子板869を介して、払出制御基板4110（払出制御MPU4120a）に出力するようになっている。そしてCRユニット6は、1回の払出動作で所定の貸球数（本実施形態では、25球であり、金額として100円に相当する。）を払い出すための1回の払出動作開始要求信号であるBRQを、遊技球等貸出装置接続端子板869を介して、払出制御基板4110（払出制御MPU4120a）に出力するようになっている。BRDY及びBRQが入力される払出制御基板4110（払出制御MPU4120a）は、1回の払出動作を開始した旨又は終了した旨を伝えるための信号であるEXSを、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力したり、貸球を払い出すための払出動作が可能である旨又は不可能である旨を伝えるための信号であるPRDYを、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力したりする。なお、例えば、貸球ボタン361が押圧操作されると、200円分の遊技球が払い出されるように、ホールの店員等がCRユニット6に予め設定している場合には、1回の払出動作が連続して2回行われるようになっており、100円分の25球が払い出されると、続けて100円分の25球が払い出され、計200円分の50球が払い出されることとなる。

【0202】

CRユニット6は、返却ボタン362が押圧操作されて返却スイッチ365bからの返却操作信号RESが度数表示板365から主扉中継端子板880そして遊技球等貸出装置接続端子板869を介して入力されると、プリペイドカードを図示しない挿入口から排出して返却するようになっている。この返却されたプリペイドカードは、貸球ボタン361が押圧操作された結果、払い出された遊技球の球数に相当する金額が減算された残額が記憶されている。

【0203】

[7-3. 電源基板]

次に、電源基板851について簡単に説明する。電源基板851は、パチンコ島設備から供給され交流24ボルト（AC24V）を電氣的に接続したり、電氣的に遮断したりすることができる電源スイッチ852と、各種電源を生成する電源制御部855と、図5に示した打球発射装置650の発射ソレノイド654による発射制御及び図1に示した球送

ユニット 580 の球送ソレノイド 585 による球送制御を行う発射制御部 857 と、を備えている。

【0204】

[7-3-1. 電源制御部]

電源制御部 855 は、電源スイッチ 852 が操作されてパチンコ島設備から供給される交流 24 ボルト (AC 24 V) を整流する同期整流回路 855a と、同期整流回路 855a で整流された電力の力率を改善する力率改善回路 855b と、力率改善回路 855b で力率が改善された電力を平滑化する平滑化回路 855c と、平滑化回路 855c で平滑化された電力から各種基板に供給するための各種直流電源を作成する電源作成回路 855d と、を備えている。

10

【0205】

[7-3-2. 発射制御部]

発射ソレノイド 654 による発射制御と、球送ソレノイド 585 による球送制御と、を行う発射制御部 857 は、発射制御回路 857a を主として構成されている。発射制御回路 857a は、図 7 に示した回転ハンドル本体前 506 の回転位置に応じて遊技球を遊技領域 1100 に向かって打ち出す強度 (発射強度) を電氣的に調節するポテンショメータ 512 からの操作信号と、回転ハンドル本体前 506 に手のひらや指が触れているか否かを検出するタッチスイッチ 516 からの検出信号と、遊技者の意志によって遊技球の打ち出し (発射) を強制的に停止するか否かを検出する発射停止スイッチ 518 からの検出信号と、がハンドル中継端子板 192 を介して、入力されている。また、発射制御回路 857a は、CR ユニット 6 と遊技球等貸出装置接続端子板 869 とが電氣的に接続されると、その旨を伝える CR 接続信号が払出制御基板 4110 を介して入力されている。

20

【0206】

発射制御回路 857a は、ポテンショメータ 512 からの操作信号に基づいて遊技球を遊技領域 1100 に向かって打ち出す (発射する) ための駆動電流を調整して発射ソレノイド 654 に出力する制御を行っている一方、ハンドル中継端子板 192 を介して球送ソレノイド 585 に一定電流を出力することにより球送ユニット 580 の球送部材が図 7 に示した皿ユニット 300 の上皿 301 に貯留された遊技球を 1 球受け入れ、球送部材が受け入れた遊技球を打球発射装置 650 側へ送る制御を行っている。

【0207】

[7-4. 周辺制御基板]

周辺制御基板 4140 は、図 14 に示すように、主制御基板 4100 からの各種コマンドに基づいて演出制御を行う周辺制御部 4150 と、遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 の描画制御を行うとともにタッチパネル 480 の接触状態の検知制御を行う一方、本体枠 3 に設けた図 5 に示したスピーカボックス 820 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 130 から流れる音楽や効果音等の音制御を行う液晶及び音制御部 4160 と、年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを保持するリアルタイムクロック (以下、「RTC」と記載する。) 制御部 4165 と、本体枠 3 に設けたスピーカボックス 820 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 130 から流れる音楽や効果音等の音量をつまみ部を回動操作することにより調節する音量調整ボリューム 4140a と、を備えている。

30

40

【0208】

[7-4-1. 周辺制御部]

演出制御を行う周辺制御部 4150 は、図 14 に示すように、マイクロプロセッサとしての周辺制御 MPU 4150a と、電源投入時に実行される電源投入時処理を制御するとともに電源投入時から所定時間が経過した後に実行されるとともに演出動作を制御するサブ制御プログラムなどの各種制御プログラム、各種データ、各種制御データ及び各種スケジュールデータを記憶する周辺制御 ROM 4150b と、後述する液晶及び音制御部 4160 の音源内蔵 VDP 4160a からの V ブランク信号が入力されるごとに実行される周辺制御部定常処理をまたいで継続される各種情報 (例えば、遊技盤側液晶表示装置 190

50

0に描画する画面を規定するスケジュールデータや各種LED等の発光態様を規定するスケジュールデータなどを管理するための情報などを記憶する周辺制御RAM4150cと、日をまたいで継続される各種情報（例えば、大当り遊技状態が発生した履歴を管理するための情報や特別な演出フラグの管理するための情報などを記憶する周辺制御SRAM4150dと、周辺制御MPU4150aが正常に動作しているか否かを監視するための周辺制御外部ウォッチドックタイマ4150e（以下、「周辺制御外部WDT4150e」と記載する。）と、を備えている。

【0209】

周辺制御RAM4150cは、瞬停が発生して電力がすぐ復帰する程度の時間しか記憶された内容を保持することができず、電力が長時間遮断された状態（長時間の電断が発生した場合）ではその内容を失うのに対して、周辺制御SRAM4150dは、電源基板851に設けられた図示しない大容量の電解コンデンサ（以下、「SRAM用電解コンデンサ」と記載する。）によりバックアップ電源が供給されることにより、記憶された内容を50時間程度、保持することができるようになっている。電源基板851にSRAM用電解コンデンサが設けられることにより、遊技盤4をパチンコ遊技機1から取り外した場合には、周辺制御SRAM4150dにバックアップ電源が供給されなくなるため、周辺制御SRAM4150dは、記憶された内容を保持することができなくなってその内容を失う。

【0210】

周辺制御外部WDT4150eは、周辺制御MPU4150aのシステムが暴走していないかを監視するためのタイマであり、このタイマがタイマアップすると、ハードウェア的にリセットをかけるようになっている。つまり、周辺制御MPU4150aは、一定期間内（タイマがタイマアップするまで）に周辺制御外部WDT4150eのタイマをクリアするクリア信号を周辺制御外部WDT4150eに出力しないときには、リセットがかかることとなる。周辺制御MPU4150aは、一定期間内にクリア信号を周辺制御外部WDT4150eに出力するときには、周辺制御外部WDT4150eのタイマカウントを再スタートさせることができるため、リセットがかからない。

【0211】

周辺制御MPU4150aは、パラレルI/Oポート、シリアルI/Oポート等を複数内蔵しており、主制御基板4100からの各種コマンドを受信すると、この各種コマンドに基づいて、遊技盤4の各装飾基板に設けた複数のLED等への点灯信号、点滅信号又は階調点灯信号を出力するための遊技盤側発光データをランプ駆動基板用シリアルI/Oポートから図示しない周辺制御出力回路を介してランプ駆動基板4170に送信したり、遊技盤4に設けた各種可動体を作動させるモータやソレノイド等の電氣的駆動源への駆動信号を出力するための遊技盤側モータ駆動データをモータ駆動基板用シリアルI/Oポートから周辺制御出力回路を介してモータ駆動基板4180に送信したり、扉枠5に設けたダイヤル駆動モータ414等の電氣的駆動源への駆動信号を出力するための扉側モータ駆動データを枠装飾駆動アンプ基板モータ用シリアルI/Oポートから周辺制御出力回路、枠周辺中継端子板868、そして周辺扉中継端子板882を介して枠装飾駆動アンプ基板194に送信したり、扉枠5の各装飾基板に設けた複数のLED等への点灯信号、点滅信号又は階調点灯信号を出力するための扉側発光データを枠装飾駆動アンプ基板LED用シリアルI/Oポートから周辺制御出力回路、枠周辺中継端子板868、そして周辺扉中継端子板882を介して枠装飾駆動アンプ基板194に送信したりする。

【0212】

主制御基板4100からの各種コマンドは、図示しない周辺制御入力回路を介して、周辺制御MPU4150aの主制御基板用シリアルI/Oポートに入力されている。また、操作ユニット400に設けられた、ダイヤル操作部401の回転（回転方向）を検出するための回転検出スイッチからの検出信号、及び押圧操作部405の操作を検出するための押圧検出スイッチからの検出信号は、枠装飾駆動アンプ基板194に設けた図示しない扉側シリアル送信回路でシリアル化され、このシリアル化された操作ユニット検出データが

扉側シリアル送信回路から、周辺扉中継端子板 882、枠周辺中継端子板 868、そして周辺制御入力回路を介して、周辺制御MPU4150aの操作ユニット検出用シリアルI/Oポートに入力されている。

【0213】

遊技盤4に設けた各種可動体の原位置や可動位置等を検出するための各種検出スイッチ（例えば、フォトセンサなど。）からの検出信号は、モータ駆動基板4180に設けた図示しない遊技盤側シリアル送信回路でシリアル化され、このシリアル化された可動体検出データが遊技盤側シリアル送信回路から周辺制御入力回路を介して、周辺制御MPU4150aのモータ駆動基板用シリアルI/Oポートに入力されている。周辺制御MPU4150aは、モータ駆動基板用シリアルI/Oポートの入出力を切り替えることにより周辺制御基板4140とモータ駆動基板4180との基板間における各種データのやり取りを行うようになっている。

10

【0214】

なお、周辺制御MPU4150aは、ウォッチドックタイマを内蔵（以下、「周辺制御内蔵WDT」と記載する。）しており、周辺制御内蔵WDTと周辺制御外部WDT4150eとを併用して自身のシステムが暴走しているか否かを診断している。

【0215】

[7-4-1a. 周辺制御MPU]

次に、マイクロコンピュータである周辺制御MPU4150aについて説明する。周辺制御MPU4150aは、図15に示すように、周辺制御CPUコア4150aaを中心として、周辺制御内蔵RAM4150ab、周辺制御DMA（Direct Memory Accessの略）コントローラ4150ac、周辺制御バスコントローラ4150ad、周辺制御各種シリアルI/Oポート4150ae、周辺制御内蔵WDT4150af、周辺制御各種パラレルI/Oポート4150ag、及び周辺制御アナログ/デジタルコンバータ（以下、周辺制御A/Dコンバータと記載する）4150ak等から構成されている。

20

【0216】

周辺制御CPUコア4150aaは、周辺制御内蔵RAM4150ab、周辺制御DMAコントローラ4150acに対して、内部バス4150ahを介して、各種データを読み書きする一方、周辺制御各種シリアルI/Oポート4150ae、周辺制御内蔵WDT4150af、周辺制御各種パラレルI/Oポート4150ag、及び周辺制御A/Dコンバータ4150akに対して、内部バス4150ah、周辺制御バスコントローラ4150ad、そして周辺バス4150aiを介して、各種データを読み書きする。

30

【0217】

また、周辺制御CPUコア4150aaは、周辺制御ROM4150bに対して、内部バス4150ah、周辺制御バスコントローラ4150ad、そして外部バス4150hを介して、各種データを読み込む一方、周辺制御RAM4150c、及び周辺制御SRAM4150dに対して、内部バス4150ah、周辺制御バスコントローラ4150ad、そして外部バス4150hを介して、各種データを読み書きする。

【0218】

周辺制御DMAコントローラ4150acは、周辺制御内蔵RAM4150ab、周辺制御ROM4150b、周辺制御RAM4150c、及び周辺制御SRAM4150d等の記憶装置と、周辺制御各種シリアルI/Oポート4150ae、周辺制御内蔵WDT4150af、周辺制御各種パラレルI/Oポート4150ag、及び周辺制御A/Dコンバータ4150ak等の入出力装置と、の装置間において、周辺制御CPUコア4150aaを介することなく、独立してデータ転送を行う専用のコントローラであり、DMA0～DMA3という4つのチャンネルを有している。

40

【0219】

具体的には、周辺制御DMAコントローラ4150acは、周辺制御MPU4150aに内蔵される周辺制御内蔵RAM4150abの記憶装置と、周辺制御MPU4150a

50

に内蔵される、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置と、の装置間において、周辺制御 C P U コア 4 1 5 0 a a を介することなく、独立してデータ転送を行うために、周辺制御内蔵 R A M 4 1 5 0 a b の記憶装置に対して、内部バス 4 1 5 0 a h を介して、読み書きする一方、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置に対して、周辺制御バスコントローラ 4 1 5 0 a d 及び周辺バス 4 1 5 0 a i を介して、読み書きする。

【0220】

また、周辺制御 D M A コントローラ 4 1 5 0 a c は、周辺制御 M P U 4 1 5 0 a に外付けされる、周辺制御 R O M 4 1 5 0 b、周辺制御 R A M 4 1 5 0 c、及び周辺制御 S R A M 4 1 5 0 d 等の記憶装置と、周辺制御 M P U 4 1 5 0 a に内蔵される、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置と、の装置間において、周辺制御 C P U コア 4 1 5 0 a a を介することなく、独立してデータ転送を行うために、周辺制御 R O M 4 1 5 0 b、周辺制御 R A M 4 1 5 0 c、及び周辺制御 S R A M 4 1 5 0 d 等の記憶装置に対して、周辺制御バスコントローラ 4 1 5 0 a d 及び外部バス 4 1 5 0 h を介して、読み書きする一方、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置に対して、周辺制御バスコントローラ 4 1 5 0 a d 及び周辺バス 4 1 5 0 a i を介して、読み書きする。

【0221】

周辺制御バスコントローラ 4 1 5 0 a d は、内部バス 4 1 5 0 a h、周辺バス 4 1 5 0 a i、及び外部バス 4 1 5 0 h をコントロールして周辺制御 M P U コア 4 1 5 0 a a の中央処理装置と、周辺制御内蔵 R A M 4 1 5 0 a b、周辺制御 R O M 4 1 5 0 b、周辺制御 R A M 4 1 5 0 c、及び周辺制御 S R A M 4 1 5 0 d 等の記憶装置と、周辺制御各種シリアル I / O ポート 4 1 5 0 a e、周辺制御内蔵 W D T 4 1 5 0 a f、周辺制御各種パラレル I / O ポート 4 1 5 0 a g、及び周辺制御 A / D コンバータ 4 1 5 0 a k 等の入出力装置と、の各種装置間において、各種データのやり取りを行う専用のコントローラである。

【0222】

周辺制御各種シリアル I / O ポート 4 1 5 0 a e は、ランプ駆動基板用シリアル I / O ポート、モータ駆動基板用シリアル I / O ポート、枠装飾駆動アンプ基板モータ用シリアル I / O ポート、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポート、枠装飾駆動アンプ基板モータ用シリアル I / O ポート、主制御基板用シリアル I / O ポート、及び操作ユニット情報取得用シリアル I / O ポートを有している。

【0223】

周辺制御内蔵ウォッチドックタイマ（周辺制御内蔵 W D T ） 4 1 5 0 a f は、周辺制御 M P U 4 1 5 0 a のシステムが暴走していないかを監視するためのタイマであり、このタイマがタイマアップすると、ハードウェア的にリセットをかけるようになっている。つまり、周辺制御 C P U コア 4 1 5 0 a a は、ウォッチドックタイマをスタートさせた場合には、一定期間内（タイマがタイマアップするまで）にそのタイマをクリアするクリア信号を周辺制御内蔵 W D T 4 1 5 0 a f に出力しないときには、リセットがかかることとなる。周辺制御 C P U コア 4 1 5 0 a a は、ウォッチドックタイマをスタートさせて一定期間内にクリア信号を周辺制御内蔵 W D T 4 1 5 0 a f に出力するときには、タイマカウントを再スタートさせることができるため、リセットがかからない。

【0224】

周辺制御各種パラレル I / O ポート 4 1 5 0 a g は、遊技盤側モータ駆動ラッチ信号、扉側モータ駆動発光ラッチ信号等の各種ラッチ信号を出力するほかに、周辺制御外部 W D

T 4 1 5 0 e にクリア信号を出力したり、遊技盤 4 に設けた各種可動体の原位置や可動位置等を検出するための各種検出スイッチからの検出信号をモータ駆動基板 4 1 8 0 に設けた図示しない遊技盤側シリアル送信回路でシリアル化して、このシリアル化された可動体検出データを遊技盤側シリアル送信回路から周辺制御 M P U 4 1 5 0 a のモータ駆動基板用シリアル I / O ポートで受信するための可動体情報取得ラッチ信号を出力したり、扉枠 5 における上部装飾ユニット 2 8 0 の上部装飾基板に実装された L E D の点灯信号を出力したりする。この L E D は、高輝度の白色 L E D であり、大当り遊技状態の発生が確定している旨を伝えるための確定告知ランプとなっている。本実施形態では、L E D と周辺制御各種パラレル I / O ポート 4 1 5 0 a g とが電氣的に直接接続された構成を採用することにより、L E D と周辺制御各種パラレル I / O ポート 4 1 5 0 a g との経路を短くすることで遊技上重量な意味を持つ L E D の点灯制御についてノイズ対策を講ずることができる。なお、L E D の点灯制御については、後述する周辺制御部 1 m s タイマ割り込み処理において実行されるようになっており、この L E D を除く他の L E D 等は、後述する周辺制御部定常処理において実行されるようになっている。

10

【0225】

周辺制御 A / D コンバータ 4 1 5 0 a k は、音量調整ボリューム 4 1 4 0 a と電氣的に接続されており、音量調整ボリューム 4 1 4 0 a のつまみ部が回動操作されることにより抵抗値が可変し、つまみ部の回転位置における抵抗値により分圧された電圧を、アナログ値からデジタル値に変換して、値 0 ～ 値 1 0 2 3 までの 1 0 2 4 段階の値に変換している。本実施形態では、1 0 2 4 段階の値を 7 つに分割して基板ボリューム 0 ～ 6 として管理している。基板ボリューム 0 では消音、基板ボリューム 6 では最大音量に設定されており、基板ボリューム 0 から基板ボリューム 6 に向かって音量が大きくなるようにそれぞれ設定されている。基板ボリューム 0 ～ 6 に設定された音量となるように液晶及び音制御部 4 1 6 0 （後述する音源内蔵 V D P 4 1 6 0 a ）を制御して本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から音楽や効果音が流れるようになっている。このように、つまみ部の回動操作に基づく音量調整により本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から音楽や効果音が流れるようになっている。

20

【0226】

なお、本実施形態では、音楽や効果音のほかに、パチンコ遊技機 1 の不具合の発生やパチンコ遊技機 1 に対する不正行為をホールの店員等に報知するための報知音や、遊技演出に関する内容等を告知する（例えば、遊技盤側液晶表示装置 1 9 0 0 に繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したりする等。）ための告知音も本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れるが、報知音や告知音は、つまみ部の回動操作に基づく音量調整に全く依存されずに流れる仕組みとなっており、消音から最大音量までの音量をプログラムにより液晶及び音制御部 4 1 6 0 （後述する音源内蔵 V D P 4 1 6 0 a ）を制御して調整することができるようになっている。このプログラムにより調整される音量は、上述した 7 段階に分けられた基板ボリュームと異なり、消音から最大音量までを滑らかに変化させることができるようになっている。これにより、例えば、ホールの店員等が音量調整ボリューム 4 1 4 0 a のつまみ部を回動操作して音量を小さく設定した場合であっても、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れる音楽や効果音等の演出音が小さくなるものの、パチンコ遊技機 1 に不具合が発生しているときや遊技者が不正行為を行っているときには大音量（本実施形態では、最大音量）に設定した報知音を流すことができる。したがって、演出音の音量を小さくしても、報知音によりホールの店員等が不具合の発生や遊技者の不正行為を気づき難くなることを防止することができる。また、つまみ部の回動操作に基づく音量調整により設定されている現在の基板ボリュームに基づいて、広告音を流す音量を小さくして音楽や効果音の妨げとならないようにしたりする一方、広告音を流す音量を大きくして音楽や効果音に加えて遊技盤側液晶表示装置 1 9

30

40

50

00で繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したりすることもできる。

【0227】

[7-4-1b. 周辺制御ROM]

周辺制御ROM4150bは、周辺制御部4150、液晶及び音制御部4160、RTC制御部4165等を制御する各種制御プログラム、各種データ、各種制御データ、及び各種スケジュールデータを予め記憶されている。各種スケジュールデータには、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470に描画する画面を生成する画面生成用スケジュールデータ、各種LEDの発光態様を生成する発光態様生成用スケジュールデータ、音楽や効果音等を生成する音生成用スケジュールデータ、及びモータやソレノイド等の電氣的駆動源の駆動態様を生成する電氣的駆動源スケジュールデータ等がある。画面生成用スケジュールデータは、画面の構成を規定する画面データが時系列に配列されて構成されており、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470に描画する画面の順序が規定されている。発光態様生成用スケジュールデータは、各種LEDの発光態様を規定する発光データが時系列に配列されて構成されている。音生成用スケジュールデータは、音指令データが時系列に配列されて構成されており、音楽や効果音が流れる順番が規定されている。この音指令データには、後述する液晶及び音制御部4160の音源内蔵VDP4160aの内蔵音源における複数の出力チャンネルのうち、どの出力チャンネルを使用するかを指示するための出力チャンネル番号と、音源内蔵VDP4160aの内蔵音源における複数のトラックのうち、どのトラックに音楽及び効果音等の音データを組み込むかを指示するためのトラック番号と、が規定されている。電氣的駆動源スケジュールデータは、モータやソレノイド等の電氣的駆動源の駆動データが時系列に配列されて構成されており、モータやソレノイド等の電氣的駆動源の動作が規定されている。

【0228】

なお、周辺制御ROM4150bに記憶されている各種制御プログラムは、周辺制御ROM4150bから直接読み出されて実行されるものもあれば、後述する周辺制御RAM4150cの各種制御プログラムコピーエリアに電源投入時等においてコピーされたものが読み出されて実行されるものもある。また周辺制御ROM4150bに記憶されている、各種データ、各種制御データ及び各種スケジュールデータも、周辺制御ROM4150bから直接読み出されるものもあれば、後述する周辺制御RAM4150cの各種制御データコピーエリアに電源投入時等においてコピーされたものが読み出されるものもある。

【0229】

また、周辺制御ROM4150bには、RTC制御部4165を制御する各種制御プログラムの1つとして、遊技盤側液晶表示装置1900の使用時間に応じて遊技盤側液晶表示装置1900の輝度を補正するための輝度補正プログラムが含まれている。この輝度補正プログラムは、遊技盤側液晶表示装置1900のバックライトがLEDタイプのものが装着されている場合には、遊技盤側液晶表示装置1900の経年変化にともなう輝度低下を補正するものであり、後述するRTC制御部4165の内蔵RAMから遊技盤側液晶表示装置1900を最初に電源投入した日時、現在の日時、輝度設定情報等を取得して、この取得した輝度設定情報を補正情報に基づいて補正する。この補正情報は、周辺制御ROM4150bに予め記憶されている。輝度設定情報は、後述するように、遊技盤側液晶表示装置1900のバックライトであるLEDの輝度が100%~70%までに亘る範囲を5%刻みで調節するための輝度調節情報と、現在設定されている遊技盤側液晶表示装置1900のバックライトであるLEDの輝度と、が含まれているものであり、例えば、遊技盤側液晶表示装置1900を最初に電源投入した日時と現在の日時とから、遊技盤側液晶表示装置1900を最初に電源投入した日時からすでに6月を経過している場合には、周辺制御ROM4150bから対応する補正情報(例えば、5%)を取得するとともに、輝度設定情報に含まれるLEDの輝度が75%で遊技盤側液晶表示装置1900のバックライトを点灯するときには、この75%に対して取得した補正情報である5%だけさらに上乗せした80%の輝度となるように、輝度設定情報に含まれる輝度調節情報に基づいて遊

技盤側液晶表示装置 1900 のバックライトの輝度を調節して点灯し、遊技盤側液晶表示装置 1900 を最初に電源投入した日時からすでに 12 月を経過している場合には、周辺制御 ROM 4150b から対応する補正情報（例えば、10%）を取得するとともに、輝度設定情報に含まれる LED の輝度が 75% で遊技盤側液晶表示装置 1900 のバックライトを点灯するときには、この 75% に対して取得した補正情報である 10% だけさらに上乗せした 85% の輝度となるように、輝度設定情報に含まれる輝度調節情報に基づいて遊技盤側液晶表示装置 1900 のバックライトの輝度を調節して点灯する。

【0230】

[7-4-1c. 周辺制御 RAM]

周辺制御 MPU 4150a に外付けされる周辺制御 RAM 4150c は、図 15 に示すように、各種制御プログラムが実行されることにより更新される各種情報のうち、バックアップ対象となっているものを専用に記憶するバックアップ管理対象ワークエリア 4150ca と、このバックアップ管理対象ワークエリア 4150ca に記憶されている各種情報がコピーされたものを専用に記憶するバックアップ第 1 エリア 4150cb 及びバックアップ第 2 エリア 4150cc と、周辺制御 ROM 4150b に記憶されている各種制御プログラムがコピーされたものを専用に記憶する各種制御プログラムコピーエリア 4150cd と、周辺制御 ROM 4150b に記憶されている、各種データ、各種制御データ、及び各種スケジュールデータ等がコピーされたものを専用に記憶する各種制御データコピーエリア 4150ce と、各種制御プログラムが実行されることにより更新される各種情報のうち、バックアップ対象となっていないものを専用に記憶するバックアップ非管理対象ワークエリア 4150cf と、が設けられている。

【0231】

なお、パチンコ遊技機 1 の電源投入時（瞬停や停電による復電時も含む。）には、バックアップ非管理対象ワークエリア 4150cf に対して値 0 が強制的に書き込まれてゼロクリアされる一方、バックアップ管理対象ワークエリア 4150ca、バックアップ第 1 エリア 4150cb、及びバックアップ第 2 エリア 4150cc については、パチンコ遊技機 1 の電源投入時に主制御基板 4100 からの電源投入コマンド（図 29 を参照）が RAM クリア演出開始及びそれぞれの状態演出開始を指示するものである（例えば、電源投入時から予め定めた期間内に図 11 に示した操作スイッチ 860a が操作された時における演出の開始を指示したりするものである）であるときにはゼロクリアされる。

【0232】

バックアップ管理対象ワークエリア 4150ca は、後述する液晶及び音制御部 4160 の音源内蔵 VDP 4160a からの V ブランク信号が入力されるごとに実行される周辺制御部定常処理において更新される各種情報である演出情報（1fr）をバックアップ対象として専用に記憶する Bank 0（1fr）と、後述する 1ms タイマ割り込みが発生するごとに実行される周辺制御部 1ms タイマ割り込み処理において更新される各種情報である演出情報（1ms）をバックアップ対象として専用に記憶する Bank 0（1ms）と、から構成されている。ここで、Bank 0（1fr）及び Bank 0（1ms）の名称について簡単に説明すると、「Bank」とは、各種情報を記憶するための記憶領域の大きさを表す最小管理単位であり、「Bank」に続く「0」は、各種制御プログラムが実行されることにより更新される各種情報を記憶するための通常使用する記憶領域であることを意味している。つまり「Bank 0」とは、通常使用する記憶領域の大きさを最小管理単位としているという意味である。そして、後述するバックアップ第 1 エリア 4150cb からバックアップ第 2 エリア 4150cc に亘るエリアに設けられる、「Bank 1」、「Bank 2」、「Bank 3」、及び「Bank 4」とは、「Bank 0」と同一の記憶領域の大きさを有していることを意味している。「（1fr）」は、後述するように、音源内蔵 VDP 4160a が 1 画面分（1 フレーム分）の描画データを遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 に出力すると、周辺制御 MPU 4150a からの画面データを受け入れることができる状態である旨を伝える V ブランク信号を周辺制御 MPU 4150a に出力するようになっているため、V ブランク信号が入力さ

れるごとに、換言すると、1フレーム（1 f r a m e）ごとに周辺制御部定常処理が実行されるところから、「B a n k 0」、「B a n k 1」、「B a n k 2」、「B a n k 3」、及び「B a n k 4」にそれぞれ付記されている（演出情報（1 f r）や後述する演出バックアップ情報（1 f r）についても、同一の意味で用いる）。「（1 m s）」は、後述するように、1 m s タイマ割り込みが発生するごとに周辺制御部1 m s タイマ割り込み処理が実行されるところから、「B a n k 0」、「B a n k 1」、「B a n k 2」、「B a n k 3」、及び「B a n k 4」にそれぞれ付記されている（演出情報（1 m s）や後述する演出バックアップ情報（1 m s）についても、同一の意味で用いる）。

【0233】

B a n k 0（1 f r）には、ランプ駆動基板側送信データ記憶領域4150c a a、枠装飾駆動アンプ基板側L E D用送信データ記憶領域4150c a b、受信コマンド記憶領域4150c a c、R T C情報取得記憶領域4150c a d、及びスケジュールデータ記憶領域4150c a e等が設けられている。ランプ駆動基板側送信データ記憶領域4150c a aには、遊技盤4の各装飾基板に設けた複数のL E Dへの点灯信号、点滅信号又は階調点灯信号を出力するための遊技盤側発光データS L－D A Tがセットされる記憶領域であり、枠装飾駆動アンプ基板側L E D用送信データ記憶領域4150c a bには、扉枠5の各装飾基板に設けた複数のL E D等への点灯信号、点滅信号又は階調点灯信号を出力するための扉側発光データS T L－D A Tがセットされる記憶領域であり、受信コマンド記憶領域4150c a cには、主制御基板4100から送信される各種コマンドを受信してその受信した各種コマンドがセットされる記憶領域であり、R T C情報取得記憶領域4150c a dには、R T C制御部4165（後述するR T C 41654 aのR T C内蔵R A M 4165 a a）から取得した各種情報がセットされる記憶領域であり、スケジュールデータ記憶領域4150c a eには、主制御基板4100（主制御M P U 4100 a）から受信したコマンドに基づいて、この受信したコマンドと対応する各種スケジュールデータがセットされる記憶領域である。スケジュールデータ記憶領域4150c a eには、周辺制御R O M 4150bから各種制御データコピーエリア4150c eにコピーされた各種スケジュールデータが読み出されてセットされるものもあれば、周辺制御R O M 4150bから各種スケジュールデータが直接読み出されてセットされるものもある。

【0234】

B a n k 0（1 m s）には、枠装飾駆動アンプ基板側モータ用送信データ記憶領域4150c a f、モータ駆動基板側送信データ記憶領域4150c a g、可動体情報取得記憶領域4150c a h、及び操作ユニット情報取得記憶領域4150c a i等が設けられている。枠装飾駆動アンプ基板側モータ用送信データ記憶領域4150c a fには、扉枠5に設けたダイヤル駆動モータ414等の電氣的駆動源への駆動信号を出力するための扉側モータ駆動データS T M－D A Tがセットされる記憶領域であり、モータ駆動基板側送信データ記憶領域4150c a gには、遊技盤4に設けた各種可動体を作動させるモータやソレノイド等の電氣的駆動源への駆動信号を出力するための遊技盤側モータ駆動データS M－D A Tがセットされる記憶領域であり、可動体情報取得記憶領域4150c a hには、遊技盤4に設けた各種検出スイッチからの検出信号に基づいて遊技盤4に設けた各種可動体の原位置や可動位置等を取得した各種情報がセットされる記憶領域であり、操作ユニット情報取得記憶領域4150c a iには、操作ユニット400に設けられた各種検出スイッチからの検出信号に基づいてダイヤル操作部401の回転（回転方向）及び押圧操作部405の操作等を取得した各種情報（例えば、操作ユニット400に設けられた各種検出スイッチからの検出信号に基づいて作成するダイヤル操作部401の回転（回転方向）履歴情報、及び押圧操作部405の操作履歴情報など。）がセットされる記憶領域である。

【0235】

なお、B a n k 0（1 f r）のランプ駆動基板側送信データ記憶領域4150c a a及び枠装飾駆動アンプ基板側L E D用送信データ記憶領域4150c a bと、B a n k 0（1 m s）の枠装飾駆動アンプ基板側モータ用送信データ記憶領域4150c a f及びモー

10

20

30

40

50

タ駆動基板側送信データ記憶領域 4 1 5 0 c a g とは、第 1 領域及び第 2 領域という 2 つの領域にそれぞれ分割されている。

【 0 2 3 6 】

ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a は、後述する周辺制御部定常処理が実行されると、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 1 領域に、遊技盤側発光データ S L - D A T がセットされ、次の周辺制御部定常処理が実行されると、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 2 領域に遊技盤側発光データ S L - D A T がセットされるようになっており、周辺制御部定常処理が実行されるごとに、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 1 領域、第 2 領域に遊技盤側発光データ S L - D A T が交互にセットされる。周辺制御部定常処理が実行され、例えば、
10 今回の周辺制御部定常処理においてランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 2 領域に遊技盤側発光データ S L - D A T がセットされるときには、前回の周辺制御部定常処理が実行された際に、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の第 1 領域にセットした遊技盤側発光データ S L - D A T に基づいて処理を進行するようになっている。

【 0 2 3 7 】

枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b は、周辺制御部定常処理が実行されると、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 1 領域に、扉側発光データ S T L - D A T がセットされ、次の周辺制御部定常処理が実行されると、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b
20 の第 2 領域に扉側発光データ S T L - D A T がセットされるようになっており、周辺制御部定常処理が実行されるごとに、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 1 領域、第 2 領域に扉側発光データ S T L - D A T が交互にセットされる。周辺制御部定常処理が実行され、例えば、今回の周辺制御部定常処理において枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 2 領域に扉側発光データ S T L - D A T がセットされるときには、前回の周辺制御部定常処理が実行された際に、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の第 1 領域にセットした扉側発光データ S T L - D A T に基づいて処理を進行するようになっている。

【 0 2 3 8 】

枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f は、後述する周辺制御部 1 m s タイマ割り込み処理が実行されると、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 1 領域に、扉側モータ駆動データ S T M - D A T がセットされ、次の周辺制御部 1 m s タイマ割り込み処理が実行されると、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 2 領域に扉側モータ駆動データ S T M - D A T がセットされるようになっており、周辺制御部 1 m s タイマ割り込み処理が実行されるごとに、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f
30 の第 1 領域、第 2 領域に扉側モータ駆動データ S T M - D A T が交互にセットされる。周辺制御部 1 m s タイマ割り込み処理が実行され、例えば、今回の周辺制御部 1 m s タイマ割り込み処理において枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 2 領域に扉側モータ駆動データ S T M - D A T がセットされるときには、前回の周辺制御部 1 m s タイマ割り込み処理が実行された際に、枠装飾駆動アンプ基板側モータ用送信データ記憶領域 4 1 5 0 c a f の第 1 領域にセットした扉側モータ駆動データ S T M - D A T に基づいて処理を進行するようになっている。
40

【 0 2 3 9 】

モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g は、周辺制御部 1 m s タイマ割り込み処理が実行されると、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 1 領域に、遊技盤側モータ駆動データ S M - D A T がセットされ、次の周辺制御部 1 m s タイマ割り込み処理が実行されると、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 2 領域に遊技盤側モータ駆動データ S M - D A T がセットされるようになっており、周辺制御部 1 m s タイマ割り込み処理が実行されるごとに、モータ駆動基板側送信データ記
50

憶領域 4 1 5 0 c a g の第 1 領域、第 2 領域に遊技盤側モータ駆動データ S M - D A T が交互にセットされる。周辺制御部 1 m s タイマ割り込み処理が実行され、例えば、今回の周辺制御部 1 m s タイマ割り込み処理においてモータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 2 領域に遊技盤側モータ駆動データ S M - D A T がセットされるときには、前回の周辺制御部 1 m s タイマ割り込み処理が実行された際に、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g の第 1 領域にセットした遊技盤側モータ駆動データ S M - D A T に基づいて処理を進行するようになっている。

【0240】

次に、バックアップ管理対象ワークエリア 4 1 5 0 c a に記憶されている各種情報である演出情報がコピーされたものを専用に記憶するバックアップ第 1 エリア 4 1 5 0 c b 及びバックアップ第 2 エリア 4 1 5 0 c c について説明する。バックアップ第 1 エリア 4 1 5 0 c b 及びバックアップ第 2 エリア 4 1 5 0 c c は、2 つのバンクを 1 ペアとする 2 ペアが 1 ページとして管理されている。通常使用する記憶領域である B a n k 0 (1 f r) に記憶される内容である演出情報 (1 f r) は、演出バックアップ情報 (1 f r) として、1 フレーム (1 f r a m e) ごとに周辺制御部定常処理が実行されるごとに、バックアップ第 1 エリア 4 1 5 0 c b 及びバックアップ第 2 エリア 4 1 5 0 c c に周辺制御 D M A コントローラ 4 1 5 0 a c により高速にコピーされるとともに、通常使用する記憶領域である B a n k 0 (1 m s) に記憶される内容である演出情報 (1 m s) は、演出バックアップ情報 (1 m s) として、1 m s タイマ割り込みが発生するごとに周辺制御部 1 m s タイマ割り込み処理が実行されるごとに、バックアップ第 1 エリア 4 1 5 0 c b 及びバックアップ第 2 エリア 4 1 5 0 c c に周辺制御 D M A コントローラ 4 1 5 0 a c により高速にコピーされる。1 ページの整合性は、そのページを構成する 2 つのバンクの内容が一致しているか否かにより行う。

【0241】

具体的には、バックアップ第 1 エリア 4 1 5 0 c b は、B a n k 1 (1 f r) 及び B a n k 2 (1 f r) を 1 ペアとし、B a n k 1 (1 m s) 及び B a n k 2 (1 m s) を 1 ペアとする、計 2 ペアが 1 ページとして管理されている。通常使用する記憶領域である B a n k 0 (1 f r) に記憶される内容は、1 フレーム (1 f r a m e) ごとに周辺制御部定常処理が実行されるごとに、B a n k 1 (1 f r) 及び B a n k 2 (1 f r) に周辺制御 D M A コントローラ 4 1 5 0 a c により高速にコピーされるとともに、通常使用する記憶領域である B a n k 0 (1 m s) に記憶される記憶は、1 m s タイマ割り込みが発生するごとに周辺制御部 1 m s タイマ割り込み処理が実行されるごとに、B a n k 1 (1 m s) 及び B a n k 2 (1 m s) に周辺制御 D M A コントローラ 4 1 5 0 a c により高速にコピーされ、このページの整合性は、B a n k 1 (1 f r) 及び B a n k 2 (1 f r) の内容が一致しているか否かにより行うとともに、B a n k 1 (1 m s) 及び B a n k 2 (1 m s) の内容が一致しているか否かにより行う。

【0242】

また、バックアップ第 2 エリア 4 1 5 0 c c は、B a n k 3 (1 f r) 及び B a n k 4 (1 f r) を 1 ペアとし、B a n k 3 (1 m s) 及び B a n k 4 (1 m s) を 1 ペアとする、計 2 ペアが 1 ページとして管理されている。通常使用する記憶領域である B a n k 0 (1 f r) に記憶される内容は、1 フレーム (1 f r a m e) ごとに周辺制御部定常処理が実行されるごとに、B a n k 3 (1 f r) 及び B a n k 4 (1 f r) に周辺制御 D M A コントローラ 4 1 5 0 a c により高速にコピーされるとともに、通常使用する記憶領域である B a n k 0 (1 m s) に記憶される記憶は、1 m s タイマ割り込みが発生するごとに周辺制御部 1 m s タイマ割り込み処理が実行されるごとに、B a n k 3 (1 m s) 及び B a n k 4 (1 m s) に周辺制御 D M A コントローラ 4 1 5 0 a c により高速にコピーされ、このページの整合性は、B a n k 3 (1 f r) 及び B a n k 4 (1 f r) の内容が一致しているか否かにより行うとともに、B a n k 3 (1 m s) 及び B a n k 4 (1 m s) の内容が一致しているか否かにより行う。

【0243】

このように、本実施形態では、バックアップ第1エリア4150cbは、Bank1(1fr)及びBank2(1fr)を1ペアとし、Bank1(1ms)及びBank2(1ms)を1ペアとする、計2ペアを1ページとして管理するためのエリアであり、バックアップ第2エリア4150ccは、Bank3(1fr)及びBank4(1fr)を1ペアとし、Bank3(1ms)及びBank4(1ms)を1ペアとする、計2ペアを1ページとして管理するためのエリアである。各ページの先頭と終端とには、つまりバックアップ第1エリア4150cb及びバックアップ第2エリア4150ccの先頭と終端とには、それぞれ異なるIDコートが記憶されるようになっている。

【0244】

また、本実施形態では、通常使用する記憶領域であるBank0(1fr)に記憶される内容である演出情報(1fr)は、演出バックアップ情報(1fr)として、1フレーム(1frame)ごとに周辺制御部定常処理が実行されるごとに、バックアップ第1エリア4150cb及びバックアップ第2エリア4150ccに周辺制御DMAコントローラ4150acにより高速にコピーされるとともに、通常使用する記憶領域であるBank0(1ms)に記憶される内容である演出情報(1ms)は、演出バックアップ情報(1ms)として、1msタイマ割り込みが発生するごとに周辺制御部1msタイマ割り込み処理が実行されるごとに、バックアップ第1エリア4150cb及びバックアップ第2エリア4150ccに周辺制御DMAコントローラ4150acにより高速にコピーされるようになっているが、これらの周辺制御DMAコントローラ4150acによる高速コピーを実行するプログラムは共通化されている。つまり本実施形態では、演出情報(1fr)、演出情報(1ms)を、共通の管理手法(共通のプログラムの実行)で情報を管理している。

【0245】

[7-4-1d. 周辺制御SRAM]

周辺制御MPU4150aに外付けされる周辺制御SRAM4150dは、各種制御プログラムが実行されることにより更新される各種情報のうち、バックアップ対象となっているものを専用に記憶するバックアップ管理対象ワークエリア4150daと、このバックアップ管理対象ワークエリア4150daに記憶されている各種情報がコピーされたものを専用に記憶するバックアップ第1エリア4150db及びバックアップ第2エリア4150dcと、が設けられている。なお、周辺制御SRAM4150dに記憶された内容は、パチンコ遊技機1の電源投入時(瞬停や停電による復電時も含む。)に主制御基板4100からの電源投入コマンド(図29を参照)がRAMクリア演出開始及びそれぞれの状態演出開始を指示するものである(例えば、電源投入時から予め定めた期間内に図11に示した操作スイッチ860aが操作された時における演出の開始を指示したりするものである)ときにおいても、ゼロクリアされない。この点については、上述した周辺制御RAM4150cのバックアップ管理対象ワークエリア4150ca、バックアップ第1エリア4150cb、及びバックアップ第2エリア4150ccがゼロクリアされる点と、全く異なる。また、パチンコ遊技機1の電源投入後、所定時間内において、操作ユニット400のダイヤル操作部401や押圧操作部405を操作すると、設定モードを行うための画面が遊技盤側液晶表示装置1900に表示されるようになっている。この設定モードの画面に従って操作ユニット400のダイヤル操作部401や押圧操作部405を操作することで、周辺制御SRAM4150dに記憶されている内容(項目)ごとに(例えば、大当り遊技状態が発生した履歴など。)クリアすることができる一方、周辺制御RAM4150cに記憶されている内容(項目)については、全く表示されず、設定モードにおいてクリアすることができないようになっている。この点についても、周辺制御RAM4150cと周辺制御SRAM4150dとで全く異なる。

【0246】

バックアップ管理対象ワークエリア4150daは、日をまたいで継続される各種情報である演出情報(SRAM)(例えば、大当り遊技状態が発生した履歴を管理するための情報や特別な演出フラグの管理するための情報など)をバックアップ対象として専用に記

憶するBank 0 (SRAM) から構成されている。ここで、Bank 0 (SRAM) の名称について簡単に説明すると、「Bank」とは、上述したように、各種情報を記憶するための記憶領域の大きさを表す最小管理単位であり、「Bank」に続く「0」は、各種制御プログラムが実行されることにより更新される各種情報を記憶するための通常使用する記憶領域であることを意味している。つまり「Bank 0」とは、通常使用する記憶領域の大きさを最小管理単位としているという意味である。そして、後述するバックアップ第1エリア4150dbからバックアップ第2エリア4150dcに亘るエリアに設けられる、「Bank 1」、「Bank 2」、「Bank 3」、及び「Bank 4」とは、「Bank 0」と同一の記憶領域の大きさを有していることを意味している。「(SRAM)」は、周辺制御MPU 4150aに外付けされる周辺制御SRAM 4150dに記憶されている各種情報がバックアップ対象となっていることから、「Bank 0」、「Bank 1」、「Bank 2」、「Bank 3」、及び「Bank 4」にそれぞれ付記されている(演出情報(SRAM)や後述する演出バックアップ情報(SRAM)についても、同一の意味で用いる)。

10

【0247】

次に、バックアップ管理対象ワークエリア4150daに記憶されている各種情報である演出情報(SRAM)がコピーされたものを専用に記憶するバックアップ第1エリア4150db及びバックアップ第2エリア4150dcについて説明する。バックアップ第1エリア4150db及びバックアップ第2エリア4150dcは、2つのバンクを1ペアとする、この1ペアを1ページとして管理されている。通常使用する記憶領域であるBank 0 (SRAM)に記憶される内容である演出情報(SRAM)は、演出バックアップ情報(SRAM)として、1フレーム(1frame)ごとに周辺制御部定常処理が実行されるごとに、バックアップ第1エリア4150db及びバックアップ第2エリア4150dcに周辺制御DMAコントローラ4150acにより高速にコピーされる。1ページの整合性は、そのページを構成する2つのバンクの内容が一致しているか否かにより行う。

20

【0248】

具体的には、バックアップ第1エリア4150dbは、Bank 1 (SRAM) 及びBank 2 (SRAM) を1ペアとする、この1ペアが1ページとして管理されている。通常使用する記憶領域であるBank 0 (SRAM)に記憶される内容は、1フレーム(1frame)ごとに周辺制御部定常処理が実行されるごとに、Bank 1 (SRAM) 及びBank 2 (SRAM)に周辺制御DMAコントローラ4150acにより高速にコピーされ、このページの整合性は、Bank 1 (SRAM) 及びBank 2 (SRAM)の内容が一致しているか否かにより行う。

30

【0249】

また、バックアップ第2エリア4150dcは、Bank 3 (SRAM) 及びBank 4 (SRAM) を1ペアとする、この1ペアが1ページとして管理されている。通常使用する記憶領域であるBank 0 (SRAM)に記憶される内容は、1フレーム(1frame)ごとに周辺制御部定常処理が実行されるごとに、Bank 3 (SRAM) 及びBank 4 (SRAM)に周辺制御DMAコントローラ4150acにより高速にコピーされ、このページの整合性は、Bank 3 (SRAM) 及びBank 4 (SRAM)の内容が一致しているか否かにより行う。

40

【0250】

このように、本実施形態では、バックアップ第1エリア4150dbは、Bank 1 (SRAM) 及びBank 2 (SRAM) を1ペアとする、この1ペアを1ページとして管理するためのエリアであり、バックアップ第2エリア4150dcは、Bank 3 (SRAM) 及びBank 4 (SRAM) を1ペアとする、この1ペアを1ページとして管理するためのエリアである。各ページの先頭と終端とには、つまりバックアップ第1エリア4150db及びバックアップ第2エリア4150dcの先頭と終端とには、それぞれ異なるIDコートが記憶されるようになっている。

50

【0251】

〔7-4-2. 液晶及び音制御部〕

遊技盤側液晶表示装置1900及び上皿側液晶表示装置470の描画制御と本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から流れる音楽や効果音等の音制御とを行う液晶及び音制御部4160は、図14に示すように、音楽や効果音等の音制御を行うための音源が内蔵（以下、「内蔵音源」と記載する。）されるとともに遊技盤側液晶表示装置1900及び上皿側液晶表示装置470の描画制御を行う音源内蔵VDP（Video Display Processorの略）4160aと、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470に表示される画面の各種キャラクタデータに加えて音楽や効果音等の各種音データを記憶する液晶及び音制御ROM4160bと、シリアル化された音楽や効果音等をオーディオデータとして枠装飾駆動アンプ基板194に向かって送信するオーディオデータ送信IC4160cと、を備えている。この液晶及び音制御ROM4160bには、後述する画面や画像の表示に用いるスプライトデータとして、例えばリング状表示物（環状の表示物）の表示に用いる環状画像データ、後述する操作メニュー背景画像の表示に用いる操作メニュー背景画像データ、後述する少なくとも1つの選択表示物の表示に用いる選択表示物画像データ、後述するボリュームスケールを含む音量調整画面の表示に用いる音調調整背景画像データ、後述する音量調整アイコンの表示に用いる音量設定アイコン画像データ等の他、遊技者から見て本体枠3の背面における各部位の位置が視認可能な本体枠背面画像の表示に用いる本体枠背面画像データ、サービスモード画面の表示に用いるサービスモード画面画像データ、休憩タイマー設定画面の表示に用いる休憩タイマー設定画面画像データ、及び、休憩中画面の表示に用いる休憩中画面画像データが格納されている。なお、液晶及び音制御ROM4160bは、操作ユニット400の押圧操作部405（操作部）を操作すべき旨を促すための示唆表示物の表示に用いる示唆表示物画像データをも格納している。

【0252】

周辺制御部4150の周辺制御MPU4150aは、主制御基板4100からのコマンドと対応する画面生成用スケジュールデータを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して周辺制御RAM4150cのスケジュールデータ記憶領域に4150caeにセットし、このスケジュールデータ記憶領域4150caeにセットされた画面生成用スケジュールデータの先頭の画面データを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して音源内蔵VDP4160aに出力した後に、後述するVブランク信号が入力されたことを契機として、スケジュールデータ記憶領域4150caeにセットされた画面生成用スケジュールデータに従って先頭の画面データに続く次の画面データを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して音源内蔵VDP4160aに出力する。このように、周辺制御MPU4150aは、スケジュールデータ記憶領域4150caeにセットされた画面生成用スケジュールデータに従って、この画面生成用スケジュールデータに時系列に配列された画面データを、Vブランク信号が入力されるごとに、先頭の画面データから1つずつ音源内蔵VDP4160aに出力する。

【0253】

また、周辺制御MPU4150aは、主制御基板4100からのコマンドと対応する音生成用スケジュールデータの先頭の音指令データを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して周辺制御RAM4150cのスケジュールデータ記憶領域に4150caeにセットし、このスケジュールデータ記憶領域4150caeにセットされた音生成用スケジュールデータの先頭の音指令データを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して音源内蔵VDP4160aに出力した後に、Vブランク信号が入力されたことを契機

として、スケジュールデータ記憶領域 4150cae にセットされた音生成用スケジュールデータに従って先頭の音指令データに続く次の音指令データを、周辺制御部 4150 の周辺制御 ROM 4150b 又は周辺制御 RAM 4150c の各種制御データコピーエリア 4150ce から抽出して音源内蔵 VDP 4160a に出力する。このように、周辺制御 MPU 4150a は、スケジュールデータ記憶領域 4150cae にセットされた音生成用スケジュールデータに従って、この音生成用スケジュールデータに時系列に配列された音指令データを、V ブランク信号が入力されるごとに、先頭の音指令データから 1 つずつ音源内蔵 VDP 4160a に出力する。

【0254】

[7-4-2a. 音源内蔵 VDP]

音源内蔵 VDP 4160a は、上述した内蔵音源のほかに、周辺制御 MPU 4150a から画面データが入力されると、この入力された画面データに基づいて、図 16 に示すように、液晶及び音制御 ROM 4160b から遊技盤側キャラクタデータ及び上皿側キャラクタデータを抽出してスプライトデータを作成して遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 に表示する 1 画面分（1 フレーム分）の描画データを生成するための VRAM も内蔵（以下、「内蔵 VRAM」と記載する。）している。音源内蔵 VDP 4160a は、内蔵 VRAM 上に生成した描画データのうち、遊技盤側液晶表示装置 1900 に対する画像データをチャンネル CH1 から遊技盤側液晶表示装置 1900 に出力するとともに、上皿側液晶表示装置 470 に対する画像データをチャンネル CH2 から上皿側液晶表示装置 470 に出力することで、遊技盤側液晶表示装置 1900 と上皿側液晶表示装置 470 との同期化を図っている。また、音源内蔵 VDP 4160a は、タッチパネル 480 の接触面の接触状態に応じた検知信号が入力され、検知信号を受け取ると、周辺制御 MPU 4140a に対して出力することにより、演出制御プログラムがタッチパネル 480 の接触面の接触状態を把握することができる。このように、周辺制御 MPU 4150a が遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 に表示する 1 画面分（1 フレーム分）の画面データを音源内蔵 VDP 4160a に出力すると、音源内蔵 VDP 4160a は、この入力された画面データに基づいて液晶及び音制御 ROM 4160b からキャラクタデータを抽出してスプライトデータを作成して遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 に表示する 1 画面分（1 フレーム分）の描画データを内蔵 VRAM 上で生成し、この生成した描画データうち、遊技盤側液晶表示装置 1900 に対する画像データをチャンネル CH1 から遊技盤側液晶表示装置 1900 に出力するとともに、上皿側液晶表示装置 470 に対する画像データをチャンネル CH2 から上皿側液晶表示装置 470 に出力する。つまり、「1 画面分（1 フレーム分）の画面データ」とは、遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 に表示する 1 画面分（1 フレーム分）の描画データを内蔵 VRAM 上で生成するためのデータのことである。

【0255】

また、音源内蔵 VDP 4160a は、1 画面分（1 フレーム分）の描画データを、チャンネル CH1 から遊技盤側液晶表示装置 1900 に出力するとともに、上皿側液晶表示装置 470 に対する画像データをチャンネル CH2 から上皿側液晶表示装置 470 に出力すると、周辺制御 MPU 4150a からの画面データを受け入れることができる状態である旨を伝える V ブランク信号を周辺制御 MPU 4150a に出力する。本実施形態では、遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 のフレーム周波数（1 秒間あたりの画面更新回数）として概ね秒間 30 fps に設定しているため、V ブランク信号が出力される間隔は、約 33.3 ms（ $= 1000 \text{ ms} \div 30 \text{ fps}$ ）となっている。周辺制御 MPU 4150a は、この V ブランク信号が入力されたことを契機として、後述する周辺制御部 V ブランク信号割り込み処理を実行するようになっている。ここで、V ブランク信号が出力される間隔は、遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 の液晶サイズによって多少変化する。また、周辺制御 MPU 4150a と音源内蔵 VDP 4160a とが実装された周辺制御基板 4140 の製造ロットにおいても V ブランク信号が出力される間隔が多少変化する場合がある。

【0256】

なお、音源内蔵VDP4160aは、フレームバッファ方式が採用されている。この「フレームバッファ方式」とは、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470の画面に描画する1画面分（1フレーム分）の描画データをフレームバッファ（内蔵VRAM）に保持し、このフレームバッファ（内蔵VRAM）に保持した1画面分（1フレーム分）の描画データを、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470に出力する方式である。

【0257】

また、音源内蔵VDP4160aは、主制御基板4100からのコマンドに基づいて周辺制御MPU4150aから上述した音指令データが入力されると、図16に示すように、液晶及び音制御ROM4160bに記憶されている音楽や効果音等の音データを抽出して内蔵音源を制御することにより、音指令データに規定された、トラック番号に従って音楽及び効果音等の音データをトラックに組み込むとともに、出力チャンネル番号に従って使用する出力チャンネルを設定して本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から流れる音楽や効果音等をシリアル化してオーディオデータとしてオーディオデータ送信IC4160cに出力する。

【0258】

なお、音指令データには、音データを組み込むトラックの音量を調節するためのサブボリューム値も含まれており、音源内蔵VDP4160aの内蔵音源における複数のトラックには、音楽や効果音等の演出音の音データとその音量を調節するサブボリューム値のほかに、パチンコ遊技機1の不具合の発生やパチンコ遊技機1に対する不正行為をホールの店員等に報知するための報知音の音データとその音量を調節するサブボリューム値が組み込まれる。具体的には、演出音に対しては、上述した、音量調整ボリューム4140aのつまみ部が回動操作されて調節された基板ボリュームがサブボリューム値として設定され、報知音に対しては、音量調整ボリューム4140aのつまみ部の回動操作に基づく音量調整に全く依存されず最大音量がサブボリューム値として設定されるようになっている。演出音のサブボリューム値は、操作ユニット400のダイヤル操作部401や押圧操作部405を操作することで後述する設定モードへ移行して調節することができるようになっている。

【0259】

また、音指定データには、出力するチャンネルの音量を調節するためのマスターボリューム値も含まれており、音源内蔵VDP4160aの内蔵音源における複数の出力チャンネルには、音源内蔵VDP4160aの内蔵音源における複数のトラックうち、使用するトラックに組み込まれた演出音の音データと、使用するトラックに組み込まれた演出音の音量を調節するサブボリューム値と、を合成して、この合成した演出音の音量を、実際に、本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から流れる音量となるマスターボリューム値まで増幅し、この増幅した演出音をシリアル化してオーディオデータとしてオーディオデータ送信IC4160cに出力するようになっている。

【0260】

本実施形態では、マスターボリューム値は一定値に設定されており、合成した演出音の音量が最大音量であるときに、マスターボリューム値まで増幅されることにより、本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から流れる音量が許容最大音量となるように設定されている。具体的には、演出音に対しては、複数のトラックのうち、使用するトラックに組み込まれた演出音の音データと、使用するトラックに組み込まれた演出音の音量を調節するサブボリューム値として設定された音量調整ボリューム4140aのつまみ部が回動操作されて調節された基板ボリュームと、を合成して、この合成した演出音の音量を、実際に、本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から流れる音量となるマスターボリューム値まで増幅し、この増幅した演出音をシリアル化してオーディ

オーディオデータとしてオーディオデータ送信 I C 4 1 6 0 c に出力し、報知音に対しては、使用するトラックに組み込まれた報知音の音データと、使用するトラックに組み込まれた報知音の音量を調節するサブボリューム値として設定された音量調整ボリューム 4 1 4 0 a のつまみ部の回動操作に基づく音量調整に全く依存されず最大音量と、を合成して、この合成した報知音の音量を、実際に、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れる音量となるマスターボリューム値まで増幅し、この増幅した報知音をシリアル化してオーディオデータとしてオーディオデータ送信 I C 4 1 6 0 c に出力する。

【0261】

ここで、演出音が本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れている場合に、パチンコ遊技機 1 の不具合の発生やパチンコ遊技機 1 に対する不正行為をホールの店員等に報知するため報知音を流す制御について簡単に説明すると、まず演出音が組み込まれているトラックのサブボリューム値を強制的に消音に設定し、この演出音が組み込まれたトラックの音データと、その消音に設定したサブボリューム値と、報知音が組み込まれたトラックの音データと、報知音の音量が最大音量に設定されたサブボリューム値と、を合成し、この合成した演出音の音量と報知音の音量とを、実際に、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れる音量となるマスターボリューム値まで増幅し、この増幅した演出音及び報知音をシリアル化してオーディオデータとしてオーディオデータ送信 I C 4 1 6 0 c に出力する。

【0262】

つまり、実際に、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れる音は、最大音量の報知音だけが流れることとなる。このとき、演出音は消音となっているため、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れないものの、演出音は、上述した音生成用スケジュールデータに従って進行している。本実施形態では、報知音は所定期間（例えば、90秒）だけ本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れるようになっており、この所定期間経過すると、これまで消音に強制的に設定された音生成用スケジュールデータに従って進行している演出音の音量が、音量調整ボリューム 4 1 4 0 a のつまみ部が回動操作されて調節された基板ボリュームがサブボリューム値として再び設定され（このとき、操作ユニット 4 0 0 のダイヤル操作部 4 0 1 や押圧操作部 4 0 5 を操作することで設定モードへ移行して調節されている場合には、その調節された演出音のサブボリューム値に設定され）、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れるようになっている。

【0263】

このように、演出音が本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れている場合に、パチンコ遊技機 1 の不具合の発生やパチンコ遊技機 1 に対する不正行為をホールの店員等に報知するため報知音が流れるときには、演出音の音量が消音になって報知音が本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れるものの、この消音となった演出音は、音生成用スケジュールデータに従って進行しているため、報知音が所定期間経過して本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れなくなると、演出音は、報知音が流れ始めたところから再び流れ始めるのではなく、報知音が流れ始めて所定期間経過した時点まで音生成用スケジュールデータに従って進行したところから再び流れ始めるようになっている。

【0264】

[7-4-2b. 液晶及び音制御 ROM]

液晶及び音制御 ROM 4 1 6 0 b は、図 1 6 に示すように、遊技盤側液晶表示装置 1 9 0 0 の表示領域に描画するための遊技盤側キャラクタデータと、上皿側液晶表示装置 4 7

0の表示領域に描画するための上皿側キャラクタデータと、が予め記憶されるとともに、音楽、効果音、報知音、及び告知音等の各種の音データも予め記憶されている。

【0265】

[7-4-2c. オーディオデータ送信IC]

オーディオデータ送信IC4160cは、音源内蔵VDP4160aからのシリアル化したオーディオデータが入力されると、右側オーディオデータをプラス信号、マイナス信号とする差分方式のシリアルデータとして梓装飾駆動アンプ基板194に向かって送信するとともに、左側オーディオデータをプラス信号、マイナス信号とする差分方式のシリアルデータとして梓装飾駆動アンプ基板194に向かって送信する。これにより、本体梓3に設けたスピーカボックス820に収容されるスピーカ及び扉梓5に設けたスピーカ130から各種演出に合わせた音楽や効果音等がステレオ再生されるようになっている。

10

【0266】

なお、オーディオデータ送信IC4160cは、周辺制御基板4140から梓装飾駆動アンプ基板194に亘る基板間を、左右それぞれ差分方式のシリアルデータとしてオーディオデータを出力することにより、例えば、左側オーディオデータのプラス信号、マイナス信号にノイズの影響を受けても、プラス信号に乗ったノイズ成分と、マイナス信号に乗ったノイズ成分と、を梓装飾駆動アンプ基板194で合成して1つの左側オーディオデータにする際に、互いにキャンセルし合ってノイズ成分が除去されるようになっているため、ノイズ対策を講じることができる。

20

【0267】

[7-4-3. RTC制御部]

年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを保持するRTC制御部4165は、図14に示すように、RTC4165aを中心として構成されている。このRTC4165aには、カレンダー情報と時刻情報とが保持されるRAM4165aaが内蔵（以下、「RTC内蔵RAM4165aa」と記載する。）されている。RTC4165aは、駆動用電源及びRTC内蔵RAM4165aaのバックアップ用電源として電池4165b（本実施形態では、ボタン電池を採用している。）から電力が供給されるようになっている。つまりRTC4165aは、周辺制御基板4140（パチンコ遊技機1）からの電力が全く供給されずに、周辺制御基板4140（パチンコ遊技機1）と独立して電池4165bから電力が供給されている。これにより、RTC4165aは、パチンコ遊技機1の電力が遮断されても、電池4165bからの電力供給により、カレンダー情報や時刻情報を更新保持することができるようになっている。

30

【0268】

周辺制御部4150の周辺制御MPU4150aは、RTC4165aのRTC内蔵RAM4165aaからカレンダー情報や時刻情報を取得して上述した周辺制御RAM4150cのRTC情報取得記憶領域4150cadにセットし、この取得したカレンダー情報や時刻情報に基づく演出を遊技盤側液晶表示装置1900及び上皿側液晶表示装置470で繰り広げることができるようになっている。このような演出としては、例えば、12月25日であればクリスマスツリーやトナカイの画面が遊技盤側液晶表示装置1900及び上皿側液晶表示装置470で繰り広げられたり、大晦日であれば新年カウントダウンを実行する画面が遊技盤側液晶表示装置1900及び上皿側液晶表示装置470で繰り広げられたりする等を挙げることができる。カレンダー情報や時刻情報は、工場出荷時に設定される。

40

【0269】

なお、RTC内蔵RAM4165aaには、カレンダー情報や時刻情報のほかに、遊技盤側液晶表示装置1900のバックライトがLEDタイプのものが装着されている場合にはLEDの輝度設定情報が記憶保持されている。周辺制御MPU4150aは、遊技盤側液晶表示装置1900のバックライトがLEDタイプのものが装着されている場合には、RTC内蔵RAM4165aaから輝度設定情報を取得してバックライトの輝度調整をPWM制御により行う。輝度設定情報は、遊技盤側液晶表示装置1900のバックライトで

50

あるLEDの輝度が100%～70%までに亘る範囲を5%刻みで調節するための輝度調節情報と、現在設定されている遊技盤側液晶表示装置1900及び上皿側液晶表示装置470のバックライトであるLEDの輝度と、が含まれている。

【0270】

また、RTC内蔵RAM4165aaには、カレンダー情報、時刻情報や輝度設定情報のほかに、カレンダー情報、時刻情報、及び輝度設定情報をRTC内蔵RAM4165aaに最初に記憶した年月日及び時分秒の情報として入力日時情報も記憶されている。

【0271】

周辺制御MPU4150aは、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470のバックライトが冷陰極管タイプのものが装着されている場合には、バックライト

10

【0272】

RTC内蔵RAM4165aaに記憶される、カレンダー情報、時刻情報、輝度設定情報、及び入力日時情報等の各種情報は、遊技機メーカーの製造ラインにおいて設定される。製造ラインにおいては、例えば遊技盤側液晶表示装置1900の表示テスト等の各種テストを行うため、遊技盤側液晶表示装置1900を最初に電源投入した日時として入力日時情報が製造ラインで入力された年月日及び時分秒である製造日時に設定される。

【0273】

このように、RTC内蔵RAM4165aaには、カレンダー情報や時刻情報のほかに、遊技盤側液晶表示装置1900のバックライトがLEDタイプのものが装着されている

20

【0274】

また、RTC内蔵RAM4165aaに記憶保持される輝度設定情報等は、パチンコ遊技機1が設置されるホールの環境によっては製造日時に設定された遊技盤側液晶表示装置1900のバックライトの輝度では明るすぎたり、暗すぎたりする場合もある。そこで、操作ユニット400のダイヤル操作部401や押圧操作部405を操作することで設定モードへ移行してバックライトの輝度を所定の輝度に調節することができるようになっている。パチンコ遊技機1の電源投入後、所定時間内において、操作ユニット400のダイヤル操作部401や押圧操作部405を操作すると、設定モードを行うための画面が遊技盤側液晶表示装置1900に表示されるほかに、客待ち状態となって遊技盤側液晶表示装置1900によるデモンストレーションが行われている期間内において、操作ユニット400のダイヤル操作部401や押圧操作部405を操作すると、設定モードを行うための画面が遊技盤側液晶表示装置1900に表示されるようになっている。この設定モードの画面に従って操作ユニット400のダイヤル操作部401や押圧操作部405を操作することでカレンダー情報、時刻情報を再設定したり、遊技盤側液晶表示装置1900のバックライトの輝度を所望の輝度に調節したりすることができる。この調節された遊技盤側液晶表示装置1900のバックライトの所望の輝度は、輝度設定情報に記憶されるLEDの輝度としてそれぞれ上書き（更新記憶）されるようになっている。

30

40

【0275】

なお、設定モードでは、周辺制御MPU4150aは、上述した輝度補正プログラムを実行することにより、遊技盤側液晶表示装置1900のバックライトがLEDタイプのものが装着されている場合には、遊技盤側液晶表示装置1900の経年変化にともなう輝度低下を補正する。周辺制御MPU4150aは、RTC制御部4165のRTC内蔵RAM4165aaから、入力日時情報を取得して遊技盤側液晶表示装置1900を最初に電源投入した日時を特定し、年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを取得して現在の日時を特定し、遊技盤側液晶表示装置1900のバックライトであるLEDの輝度が100%～70%までに亘る範囲を5%刻みで調節するための輝度調節情報と現在設定されている遊技盤側液晶表示装置1900のバックライトであるLEDの輝

50

度とを有する輝度設定情報を取得する。この取得した輝度設定情報を周辺制御ROM 4150bに予め記憶されている補正情報に基づいて補正する。

【0276】

例えば、遊技盤側液晶表示装置1900を最初に電源投入した日時と現在の日時とから、遊技盤側液晶表示装置1900を最初に電源投入した日時からすでに6月を経過している場合には、周辺制御ROM 4150bから対応する補正情報（例えば、5%）を取得するとともに、輝度設定情報に含まれるLEDの輝度が75%で遊技盤側液晶表示装置1900のバックライトを点灯するときには、この75%に対して取得した補正情報である5%だけさらに上乗せした80%の輝度となるように、輝度設定情報に含まれる輝度調節情報に基づいて遊技盤側液晶表示装置1900のバックライトの輝度を調節して点灯し、遊技盤側液晶表示装置1900を最初に電源投入した日時からすでに12月を経過している場合には、周辺制御ROM 4150bから対応する補正情報（例えば、10%）を取得するとともに、輝度設定情報に含まれるLEDの輝度が75%で遊技盤側液晶表示装置1900のバックライトを点灯するときには、この75%に対して取得した補正情報である10%だけさらに上乗せした85%の輝度となるように、輝度設定情報に含まれる輝度調節情報に基づいて遊技盤側液晶表示装置1900のバックライトの輝度を調節して点灯する。

10

【0277】

なお、RTC制御部4165のRTC内蔵RAM 4165aaから、直接、年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを取得して現在の日時を特定してもいいし、後述する周辺制御部電源投入時処理におけるステップS1002の現在時刻情報取得処理において周辺制御RAM 4150cのRTC情報取得記憶領域4150cadにおける、カレンダー情報記憶部にセットされて周辺制御基板4140のシステムにより更新される現在のカレンダー情報と、時刻情報記憶部にセットされて周辺制御基板4140のシステムにより更新される現在の時刻情報と、を取得して現在の日時を特定してもいい。

20

【0278】

[7-4-4. 音量調整ボリューム]

音量調整ボリューム4140aは、上述したように、本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から流れる音楽や効果音等の音量をつまみ部を回動操作することにより調節することができるようになっている。音量調整ボリューム4140aは、上述したように、そのつまみ部が回動操作されることにより抵抗値が可変するようになっており、電氣的に接続された周辺制御A/Dコンバータ4150akがつまみ部の回転位置における抵抗値により分圧された電圧を、アナログ値からデジタル値に変換して、値0～値1023までの1024段階の値に変換している。本実施形態では、上述したように、1024段階の値を7つに分割して基板ボリューム0～6として管理している。基板ボリューム0では消音、基板ボリューム6では最大音量に設定されており、基板ボリューム0から基板ボリューム6に向かって音量が大きくなるようにそれぞれ設定されている。基板ボリューム0～6に設定された音量となるように液晶及び音制御部4160（音源内蔵VDP 4160a）を制御して本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から音楽や効果音が流れるようになっている。

30

40

【0279】

このように、つまみ部の回動操作に基づく音量調整により本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から音楽や効果音が流れるようになっている。また、本実施形態では、上述したように、音楽や効果音のほかに、パチンコ遊技機1の不具合の発生やパチンコ遊技機1に対する不正行為をホールの店員等に報知するための報知音や、遊技演出に関する内容等を告知する（例えば、遊技盤側液晶表示装置1900に繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したり等。）ための告

50

知音も本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れるが、報知音や告知音は、つまみ部の回動操作に基づく音量調整に全く依存されずに流れる仕組みとなっており、消音から最大音量までの音量をプログラムにより液晶及び音制御部 4 1 6 0（音源内蔵 V D P 4 1 6 0 a）を制御して調整することができるようになっている。

【0280】

このプログラムにより調整される音量は、上述した 7 段階に分けられた基板ボリュームと異なり、消音から最大音量までを滑らかに変化させることができるようになっている。これにより、例えば、ホールの店員等が音量調整ボリューム 4 1 4 0 a のつまみ部を回動操作して音量を小さく設定した場合であっても、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から流れる音楽や効果音等の演出音が小さくなるものの、パチンコ遊技機 1 に不具合が発生しているときや遊技者が不正行為を行っているときには大音量（本実施形態では、最大音量）に設定した報知音を流すことができる。したがって、演出音の音量を小さくしても、報知音によりホールの店員等が不具合の発生や遊技者の不正行為を気づき難くなることを防止することができる。

【0281】

また、つまみ部の回動操作に基づく音量調整により設定されている現在の基板ボリュームに基づいて、広告音を流す音量を小さくして音楽や効果音の妨げとならないようにしたりする一方、広告音を流す音量を大きくして音楽や効果音に加えて遊技盤側液晶表示装置 1 9 0 0 及び上皿側液晶表示装置 4 7 0 で繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したりすることもできる。

【0282】

なお、本実施形態では、音量調整ボリューム 4 1 4 0 a のつまみ部を回動操作することにより音楽や効果音の音量を調節するようになっていることに加えて、操作ユニット 4 0 0 のダイヤル操作部 4 0 1 や押圧操作部 4 0 5 を操作することで設定モードへ移行して音楽や効果音の音量を調節することができるようになっている。パチンコ遊技機 1 の電源投入後、所定時間内において、操作ユニット 4 0 0 のダイヤル操作部 4 0 1 や押圧操作部 4 0 5 を操作すると、設定モードを行うための画面が遊技盤側液晶表示装置 1 9 0 0 に表示されるほかに、客待ち状態となって遊技盤側液晶表示装置 1 9 0 0 によるデモンストレーションが行われている期間内において、操作ユニット 4 0 0 のダイヤル操作部 4 0 1 や押圧操作部 4 0 5 を操作すると、設定モードを行うための画面が遊技盤側液晶表示装置 1 9 0 0 に表示されるようになっている。この設定モードの画面に従って操作ユニット 4 0 0 のダイヤル操作部 4 0 1 や押圧操作部 4 0 5 を操作することで音楽や効果音の音量を所望の音量に調節することができる。具体的には、音量調整ボリューム 4 1 4 0 a のつまみ部の回転位置における抵抗値により分圧された電圧を、周辺制御 A/D コンバータ 4 1 5 0 a k がアナログ値からデジタル値に変換して、この変換した値に対して、操作ユニット 4 0 0 のダイヤル操作部 4 0 1 や押圧操作部 4 0 5 の操作に応じて所定値を加算又は減算することによって、基板ボリュームの値を増やしたり、又は減らしたりすることができるようになっている。この調節された音量は、音源内蔵 V D P 4 1 6 0 a の内蔵音源における複数のトラックのうち、音楽や効果音等の演出音の音データが組み込まれたトラックに対して、サブボリューム値として設定更新されて演出音の音量の調節に反映されるものの、上述した報知音や告知音の音量に調節に反映されないようになっている。

【0283】

このように、本実施形態では、音量調整ボリューム 4 1 4 0 a のつまみ部を直接回動操作することにより音楽や効果音の音量を調節する場合と、操作ユニット 4 0 0 のダイヤル操作部 4 0 1 や押圧操作部 4 0 5 の操作に応じて所定値を加算又は減算することによって、基板ボリュームの値を増やしたり、又は減らしたりすることにより音楽や効果音の音量を調節する場合と、の 2 つの方法がある。音量調整ボリューム 4 1 4 0 a は、周辺制御基板 4 1 4 0 に実装されているため、本体枠 3 を外枠 2 から必ず開放した状態にする必要が

ある。そうすると、音量調整ボリューム 4140a のつまみ部を回動操作することができるのは、ホールの店員となる。ところが、ホールの店員が調節した音量では、遊技者にとって小さく感じて音楽や効果音を聞き取り難い場合もあるし、遊技者にとって大きく感じて音楽や効果音をうるさく感じる場合もある。そこで、パチンコ遊技機 1 の電源投入後、所定時間内において、操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作したり、客待ち状態となって遊技盤側液晶表示装置 1900 によるデモンストレーションが行われている期間内において、操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作したりした場合には、設定モードを行うための画面が遊技盤側液晶表示装置 1900 に表示され、この設定モードの画面に従って操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作することで音楽や効果音の音量を所望の音量に調節することができるようになっている。これにより、遊技者は所望の音量に音楽や効果音の音量を調節することができるため、ホールの店員が調節した音量を小さく感じて音楽や効果音を聞き取り難い場合には、操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作して所望の音量まで大きくすることができるし、ホールの店員が調節した音量を大きく感じて音楽や効果音をうるさく感じる場合には、操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作して所望の音量まで小さくすることができる。

10

【0284】

また、本実施形態では、パチンコ遊技機 1 において遊技が行われていない状態が所定時間継続され、客待ち状態となって遊技盤側液晶表示装置 1900 によるデモンストレーションが繰り返し行われると（例えば、10 回）、前回、パチンコ遊技機 1 の前面に着座して遊技を行っていた遊技者が調節した音量がキャンセルされて、音量が初期化されるようになっている。この音量の初期化では、ホールの店員が調節した音量、つまりホールの店員が音量調整ボリューム 4140a のつまみ部を直接回動操作して調節した音量となるようになっている。これにより、前回、パチンコ遊技機 1 の前面に着座して遊技を行っていた遊技者が調節した音量を小さく感じて音楽や効果音を聞き取り難い場合には、今回、パチンコ遊技機 1 の前面に着座して遊技を行う遊技者が操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作して所望の音量まで大きくすることができるし、前回、パチンコ遊技機 1 の前面に着座して遊技を行っていた遊技者が調節した音量を大きく感じて音楽や効果音をうるさく感じる場合には、今回、パチンコ遊技機 1 の前面に着座して遊技を行う遊技者が操作ユニット 400 のダイヤル操作部 401 や押圧操作部 405 を操作して所望の音量まで小さくすることができる。

20

30

【0285】

[8. 電源システム]

次に、パチンコ遊技機 1 の電源システムについて、図 17 及び図 18 を参照して説明する。図 17 はパチンコ遊技機の電源システムを示すブロック図であり、図 18 は図 17 のつづきを示すブロック図である。まず、電源基板について説明し、続いて各制御基板等に供給される電源について説明する。なお、各種基板のグランド（GND）や各種端子板のグランド（GND）は、電源基板 851 のグランド（GND）と電氣的に接続されており、同一グランド（GND）となっている。

40

【0286】

[8-1. 電源基板]

電源基板 851 は、電源コードと電氣的に接続されており、この電源コードのプラグがパチンコ島設備の電源コンセントに差し込まれている。図 3 に示した電源スイッチ 852 を操作すると、パチンコ島設備から供給されている電力が電源基板 851 に供給され、パチンコ遊技機 1 の電源投入を行うことができる。

【0287】

電源基板 851 は、図 17 に示すように、電源制御部 855、発射制御部 857 を備えている。電源制御部 855 は、パチンコ島設備から供給される交流 24 ボルト（AC 24 V）から各種直流電圧を作成したり、主制御基板 4100 や払出制御基板 4110 へのパ

50

ックアップ電源を供給する回路であり、発射制御部 857 は、図 5 に示した打球発射装置 650 の発射ソレノイド 654 や図 1 に示した球送ユニット 580 の球送ソレノイド 585 を駆動制御する回路である。

【0288】

電源制御部 855 は、同期整流回路 855 a、力率改善回路 855 b、平滑化回路 855 c、電源作成回路 855 d、キャパシタ BC0, BC1 を備えている。パチンコ島設備から供給されている AC24V は、電源基板 851 を介して遊技球等貸出装置接続端子板 869 に供給されるとともに、同期整流回路 855 a に供給されている。この同期整流回路 855 a は、パチンコ島設備から供給され交流 24 ボルト (AC24V) を整流して力率改善回路 855 b に供給している。この力率改善回路 855 b は、整流された電力の力率を改善して直流 +37V (DC+37V、以下、「+37V」と記載する。) を作成して平滑化回路 855 c に供給している。この平滑化回路 855 c は、供給される +37V のリップルを除去して +37V を平滑化させて発射制御部 857 の発射制御回路 857 a 及び電源作成回路 855 d にそれぞれ供給している。

【0289】

キャパシタ BC0 は、主制御基板 4100 の主制御 MPU 4100 a に内蔵された RAM (主制御内蔵 RAM) へのバックアップ電源を供給し、キャパシタ BC1 は、払出制御基板 4110 における払出制御部 4120 の払出制御 MPU 4120 a に内蔵された RAM (払出制御内蔵 RAM) へのバックアップ電源を供給している。

【0290】

発射制御部 857 の発射制御回路 857 a は、平滑化回路 855 c から供給される +37V を駆動電源として、図 7 に示した回転ハンドル本体前 506 の回転位置に見合う打ち出し強度 (発射強度) で遊技球を図 1 に示した遊技領域 1100 に向かって打ち出す (発射する) ための駆動電流を調整して発射ソレノイド 654 に出力する制御を行う一方、球送ユニット 580 の球送ソレノイド 585 に一定電流を出力することにより球送ユニット 580 の球送部材が図 7 に示した皿ユニット 300 の上皿 301 に貯留された遊技球を 1 球受け入れ、球送部材が受け入れた遊技球を打球発射装置 650 側へ送る制御を行う。

【0291】

電源作成回路 855 d は、平滑化回路 855 c から供給される +37V から直流 +5V (DC+5V、以下、「+5V」と記載する。)、直流 +12V (DC+12V、以下、「+12V」と記載する。)、及び直流 +24V (DC+24V、以下、「+24V」と記載する。) をそれぞれ作成して払出制御基板 4110 及び枠周辺中継端子板 868 にそれぞれ供給している。+5V が印加されて供給される電源系統が +5V 電源ライン、+12V が印加されて供給される電源系統が +12V 電源ライン、そして +24V が印加されて供給される電源系統が +24V 電源ラインとなる。

【0292】

電源作成回路 855 d で作成される +5V は、後述するように、払出制御基板 4110 に供給されている。払出制御基板 4110 に供給される +5V は、払出制御フィルタ回路 4110 a を介して払出制御 MPU 4120 a の電源端子に印加されるとともに、ダイオード PD0 を介して払出制御内蔵 RAM の電源端子に印加されるようになっている。電源作成回路 855 d で作成される +12V は、払出制御基板 4110 を介して主制御基板 4100 の +5V 作成回路 4100 g に供給されている。この +5V 作成回路 4100 g は、払出制御基板 4110 からの +12V から主制御 MPU 4100 a の制御基準電圧である +5V を作成している。+5V 作成回路 4100 g で作成される +5V は、主制御フィルタ回路 4100 h を介して主制御 MPU 4100 a の電源端子に供給されるとともに、ダイオード MD0 を介して主制御内蔵 RAM の電源端子に供給されるようになっている。

【0293】

電源基板 851 のキャパシタ BC1 のマイナス端子は、グランド (GND) と接地される一方、キャパシタ BC1 のプラス端子は、払出制御基板 4110 の払出制御内蔵 RAM の電源端子と電氣的に接続されるとともに、払出制御基板 4110 のダイオード PD0 の

カソード端子とも電氣的に接続されている。つまり、電源基板 8 5 1 の電源作成回路 8 5 5 d で作成される + 5 V は、払出制御 M P U 4 1 2 0 a の電源端子に向かって電流が流れるとともに、ダイオード P D 0 により順方向である払出制御内蔵 R A M の電源端子と、キャパシタ B C 1 のプラス端子と、に向かって電流が流れるようになっている。このように、キャパシタ B C 1 は、電源基板 8 5 1 の電源作成回路 8 5 5 d で作成される + 5 V が払出制御基板 4 1 1 0、そして再び払出制御基板 4 1 1 0 から電源基板 8 5 1 に戻ってくるという電氣的な接続方法により、+ 5 V が供給されて充電することができるようになっている。これにより、電源作成回路 8 5 5 d で作成される + 5 V が払出制御基板 4 1 1 0 に供給されなくなった場合には、キャパシタ B C 1 に充電された電荷が払 V B B として払出制御基板 4 1 1 0 に供給されるようになっているため、払出制御 M P U 4 1 2 0 a の電源端子にはダイオード P D 0 により電流が妨げられて流れず払出制御 M P U 4 1 2 0 a が作動しないものの、払出制御内蔵 R A M の電源端子には払 V B B が供給されることにより記憶内容が保持されるようになっている。

10

【 0 2 9 4 】

電源基板 8 5 1 のキャパシタ B C 0 のマイナス端子は、グランド (G N D) と接地される一方、キャパシタ B C 0 のプラス端子は、払出制御基板 4 1 1 0 を介して主制御基板 4 1 0 0 の主制御内蔵 R A M の電源端子と電氣的に接続されるとともに、主制御基板 4 1 0 0 のダイオード M D 0 のカソード端子とも電氣的に接続されている。つまり、+ 5 V 作成回路 4 1 0 0 g で作成される + 5 V は、主制御 M P U 4 1 0 0 a の電源端子に向かって電流が流れるとともに、ダイオード M D 0 により順方向である主制御内蔵 R A M の電源端子と、キャパシタ B C 0 のプラス端子と、に向かって電流が流れるようになっている。このように、キャパシタ B C 0 は、+ 5 V 作成回路 4 1 0 0 g で作成される + 5 V が主制御基板 4 1 0 0、そして払出制御基板 4 1 1 0 から電源基板 8 5 1 に供給されるという電氣的な接続方法により、+ 5 V が供給されて充電することができるようになっている。これにより、電源基板 8 5 1 の電源作成回路 8 5 5 d で作成される + 1 2 V が払出制御基板 4 1 1 0 を介して主制御基板 4 1 0 0 の + 5 V 作成回路 4 1 0 0 g に供給されなくなって + 5 V 作成回路 4 1 0 0 g が + 5 V を作成することができなくなった場合には、キャパシタ B C 0 に充電された電荷が主 V B B として、払出制御基板 4 1 1 0 を介して、主制御基板 4 1 0 0 に供給されるようになっているため、主制御 M P U 4 1 0 0 a の電源端子にはダイオード M D 0 により電流が妨げられて流れず主制御 M P U 4 1 0 0 a が作動しないものの、主制御内蔵 R A M の電源端子には主 V B B が供給されることにより記憶内容が保持されるようになっている。

20

30

【 0 2 9 5 】

[8 - 2 . 各制御基板等に供給される電圧]

次に、各制御基板等に供給される電圧についての概要を説明し、続いて、主として払出制御基板に供給される電圧、そして主制御基板に供給される電圧について説明する。

【 0 2 9 6 】

電源基板 8 5 1 の電源作成回路 8 5 5 d で作成された + 5 V、+ 1 2 V、及び + 2 4 V という 3 種類の電圧は、図 1 7 に示すように、払出制御基板 4 1 1 0 に供給され、これら 3 種類の電圧のうち、+ 1 2 V 及び + 2 4 V という 2 種類の電圧は、払出制御基板 4 1 1 0 を介して主制御基板 4 1 0 0 に供給されている。また電源基板 8 5 1 の電源作成回路 8 5 5 d で作成された + 5 V、+ 1 2 V、及び + 2 4 V という 3 種類の電圧は、枠周辺中継端子板 8 6 8 に供給されるとともに、この枠周辺中継端子板 8 6 8 を介して、周辺制御基板 4 1 4 0 及び周辺扉中継端子板 8 8 2 にそれぞれ供給されている。

40

【 0 2 9 7 】

周辺制御基板 4 1 4 0 に供給される + 5 V、+ 1 2 V、及び + 2 4 V という 3 種類の電圧は、図 1 8 (a) に示すように、ランプ駆動基板 4 1 7 0 のランプ駆動回路 4 1 7 0 a 及びモータ駆動基板 4 1 8 0 の駆動源駆動回路 4 1 8 0 a にそれぞれ供給されている。ランプ駆動基板 4 1 7 0 のランプ駆動回路 4 1 7 0 a は、遊技盤 4 の各種装飾基板に点灯信号、点滅信号や階調点灯信号等の各種信号を出力し、モータ駆動基板 4 1 8 0 の駆動源駆

50

動回路 4180a は、遊技盤 4 のモータやソレノイド等の電氣的駆動源に駆動信号を出力する。

【0298】

周辺制御基板 4140 は、枠周辺中継端子板 868 から供給される +5V から直流 3.3V (DC+3.3V、以下、「+3.3V」と記載する。) を作成する +3.3V 作成回路 4140b を備えている。+3.3V 作成回路 4140b が作成する +3.3V は、遊技盤側液晶表示装置 1900 の液晶モジュール 1900a、上皿側液晶表示装置 470 の液晶モジュール 470a 及びタッチパネル 480 のタッチパネルモジュール 480a にそれぞれ供給されている。また、周辺制御基板 4140 に供給される +12V は、遊技盤側液晶表示装置 1900 のバックライト電源 1900b 及び上皿側液晶表示装置 470 のバックライト電源 470b にそれぞれ供給されている。

10

【0299】

これに対して、周辺扉中継端子板 882 に供給される +5V、+12V、及び +24V という 3 種類の電圧は、図 18 (b) に示すように、枠装飾駆動アンプ基板 194 に供給されている。枠装飾駆動アンプ基板 194 は、周辺扉中継端子板 882 から供給される +12V から直流 +9V (DC+9V、以下、「+9V」と記載する。) を作成する +9V 作成回路 194a を備えている。+9V 作成回路 194a が作成する +9V とともに、周辺扉中継端子板 882 から供給される +5V、+12V、及び +24V という計 4 種類の電圧が扉枠 5 の各種装飾基板等に供給されている。

20

【0300】

[8-2-1. 払出制御基板に供給される電圧]

払出制御基板 4110 は、図 17 に示すように、払出制御 MPU 4120a 等のほかに、払出制御フィルタ回路 4110a 等を備えている。この払出制御フィルタ回路 4110a は、電源基板 851 からの +5V が供給されており、この +5V からノイズを除去している。この +5V は、ダイオード PD0 を介して電源基板 851 のキャパシタ BC1 に供給されるほかに、例えば、払出制御部 4120 の払出制御 MPU 4120a 等に供給されている。電源基板 851 からの +12V は、例えば、払出制御部 4120 の払出制御入力回路 4120b 等に供給されるとともに、払出制御基板 4110 を介して、外部端子板 784 の外部通信回路 784a に供給されている。この外部端子板 784 の外部通信回路 784a は、パチンコ遊技機 1 が払い出した遊技球の球数やパチンコ遊技機 1 の遊技情報等を伝える信号を遊技場 (ホール) に設置されたホールコンピュータへ出力する回路である。ホールコンピュータは、外部通信回路 784a から出力される信号から、パチンコ遊技機 1 が払い出した遊技球の球数やパチンコ遊技機 1 の遊技情報等を把握することにより遊技者の遊技を監視している。なお、電源基板 851 からの +24V は、払出制御基板 4110 において何ら使用されずに、払出制御基板 4110 を介して、主制御基板 4100 に供給されている。

30

【0301】

[8-2-2. 主制御基板に供給される電圧]

主制御基板 4100 は、図 17 に示すように、主制御 MPU 4100a 等のほかに、+5V 作成回路 4100g、主制御フィルタ回路 4100h、停電監視回路 4100e 等を備えている。+5V 作成回路 4100g は、電源基板 851 からの +12V が払出制御基板 4110 を介して供給され、この +12V から主制御 MPU 4100a の制御基準電圧である +5V を作成している。主制御基板 4100 において、+5V 作成回路 4100g が作成する +5V が印加されて供給される電源系統が +5V 電源ラインとなる。本実施形態では、電源基板 851 の電源作成回路 855d で作成される +5V 電源ラインと、主制御基板 4100 の +5V 作成回路 4100g で作成される +5V 電源ラインと、が電氣的に接続されることがないように回路構成されているため、電源基板 851 の電源作成回路 855d で作成される +5V 電源ラインが主制御基板 4100 の各種電子部品と電氣的に接続されることがないし、主制御基板 4100 の +5V 作成回路 4100g で作成される +5V 電源ラインが主制御基板 4100 を除く他の基板等の各種電子部品と電氣的に接続

40

50

されることもない。

【0302】

主制御フィルタ回路4100hは、+5V作成回路4100gで作成される+5Vが供給されており、この+5Vからノイズを除去している。この+5Vは、ダイオードMD0を介して電源基板851のキャパシタBC0に供給されるほかに、例えば、主制御MPU4100a等にも供給されている。払出制御基板4110からの+12Vは、例えば、主制御入力回路4100b等にも供給され、払出制御基板4110からの+24Vは、例えば、主制御ソレノイド駆動回路4100d等にも供給されている。

【0303】

停電監視回路4100eは、電源基板851からの+12V及び+24Vが払出制御基板4110を介して供給されており、これら+12V及び+24Vの停電又は瞬停の兆候を監視している。停電監視回路4100eは、+12V及び+24Vの停電又は瞬停の兆候を検出すると、停電予告として停電予告信号を主制御MPU4100aに出力する。停電予告信号は、主制御基板4100、そして払出制御基板4110の払出制御入力回路4120bを介して払出制御MPU4120aに入力される。また、停電予告信号は、主制御基板4100を介して周辺制御基板4140に入力される。また、停電予告信号は、周辺制御基板4140、枠周辺中継端子板868、そして周辺扉中継端子板882を介して、図18(b)に示すように、枠装飾駆動アンプ基板194に入力されるとともに、この枠装飾駆動アンプ基板194を介して、扉枠の装飾基板等にそれぞれ入力されるようになっている。

【0304】

本実施形態では、停電監視回路4100eは、+12V電源ラインと+24V電源ラインとの2つの電源ラインに印加される電圧をそれぞれ監視することによって、+12V電源ライン又は+24V電源ラインの一方の電源ラインに印加される電圧を監視する場合と比べて、停電又は瞬停等の電源断の兆候をより正確に把握することができる。

【0305】

[9. 主制御基板の回路]

次に、図11に示した主制御基板4100の回路等について、図19～図21を参照して説明する。図19は主制御基板の回路を示す回路図であり、図20は停電監視回路を示す回路図であり、図21は主制御基板と周辺制御基板との基板間の通信用インターフェース回路を示す回路図である。まず、図17に示した主制御フィルタ回路4100hについて説明し、続いて主制御基板4100で作成された電源、主制御システムリセット、主制御水晶発振器、主制御入力回路、停電監視回路、主制御MPUへの各種入出力信号、そして主制御基板4100と周辺制御基板4140との基板間の通信用インターフェース回路について説明する。

【0306】

主制御基板4100は、図11及び図17に示した、主制御MPU4100a、主制御入力回路4100b、主制御出力回路4100c、主制御ソレノイド駆動回路4100d、停電監視回路4100e、+5V作成回路4100g、及び主制御フィルタ回路4100hのほかに、周辺回路として、図19に示すように、リセット信号を出力する主制御システムリセットMIC1、クロック信号を出力する主制御水晶発振器MX0（本実施形態では、24メガヘルツ(MHz)）を主として構成されている。

【0307】

[9-1. 主制御フィルタ回路]

主制御フィルタ回路4100hは、図19に示すように、主制御3端子フィルタMIC0を主として構成されている。この主制御3端子フィルタMIC0は、T型フィルタ回路であり、フェライトで磁気シールドした減衰特性の優れたものである。主制御3端子フィルタMIC0は、その1番端子に、+5V作成回路4100gで作成される+5Vが印加され、その2番端子がグランド(GND)と接地され、その3番端子からノイズ成分を除去した+5Vが出力されている。1番端子に印加される+5Vは、一端がグランド(GN

D)と接地されるコンデンサMC0の他端と電氣的に接続されることにより、まずリップル(電圧に畳重された交流成分)が除去されて平滑化されている。

【0308】

3番端子から出力される+5Vは、一端がグランド(GND)と接地される、コンデンサMC1及び電解コンデンサMC2(本実施形態では、静電容量:470マイクロファラッド(μ F))の他端とそれぞれ電氣的に接続されることにより、さらにリップルが除去されて平滑化されている。この平滑化された+5Vは、主制御システムリセットMIC1の電源端子、主制御水晶発振器MX0の電源端子であるVDD端子、主制御MPU4100aの電源端子であるVDD端子等にそれぞれ印加されている。

【0309】

主制御MPU4100aのVDD端子は一端がグランド(GND)と接地されるコンデンサMC3の他端と電氣的に接続され、VDD端子に印加される+5Vはさらにリップルが除去されて平滑化されている。主制御MPU4100aの接地端子であるVSS端子はグランド(GND)と接地されている。

【0310】

また、主制御MPU4100aのVDD端子は、コンデンサMC3と電氣的に接続されるほかに、ダイオードMD0のアノード端子と電氣的に接続されている。ダイオードMD0のカソード端子は、主制御MPU4100aに内蔵されているRAM(主制御内蔵RAM)の電源端子であるVBB端子と電氣的に接続されるとともに、一端がグランド(GND)と接地されるコンデンサMC4の他端と電氣的に接続されている。この主制御内蔵RAMのVBB端子は、ダイオードMD0のカソード端子及びコンデンサMC4の他端と電氣的に接続されるほかに、抵抗MR0を介して、図17に示した電源基板851のキャパシタBC0のプラス端子と電氣的に接続されている。つまり、主制御フィルタ回路4100hによりノイズ成分が除去されて平滑化された+5Vは、主制御MPU4100aのVDD端子に印加されるとともに、ダイオードMD0を介して、主制御内蔵RAMのVBB端子と、キャパシタBC0のプラス端子と、に印加されるようになっている。これにより、上述したように、図17に示した電源基板851の電源作成回路855dで作成される+12Vが払出制御基板4110を介して主制御基板4100の+5V作成回路4100gに供給されなくなると+5V作成回路4100gが+5Vを作成することができなくなった場合には、キャパシタBC0に充電された電荷が主VBBとして主制御基板4100に供給されるようになっているため、主制御MPU4100aのVDD端子にはダイオードMD0により電流が妨げられて流れず主制御MPU4100aが作動しないものの、主制御内蔵RAMのVBB端子には主VBBが印加されることにより記憶内容が保持されるようになっている。

【0311】

[9-2. 主制御システムリセット]

主制御フィルタ回路4100hによりノイズ成分が除去されて平滑化された+5Vは、図19に示すように、主制御システムリセットMIC1の電源端子に印加されている。主制御システムリセットMIC1は、主制御MPU4100a及びリセット機能付き主制御出力回路4100caにそれぞれリセットをかけるものであり、遅延回路が内蔵されている。主制御システムリセットMIC1の遅延容量端子には、一端がグランド(GND)と接地されるコンデンサMC5の他端と電氣的に接続されており、このコンデンサMC5の容量によって遅延回路による遅延時間を設定することができるようになっている。具体的には、主制御システムリセットMIC1は、電源端子に入力された+5Vがしきい値(例えば、4.25V)に達すると、遅延時間経過後に出力端子からシステムリセット信号を出力する。

【0312】

主制御システムリセットMIC1の出力端子は、主制御MPU4100aのリセット端子であるSRST端子及びリセット機能付き主制御出力回路4100caのリセット端子とそれぞれ電氣的に接続されている。出力端子は、オープンコレクタ出力タイプであり、

一端が+5V電源ラインと電氣的に接続されるプルアップ抵抗MR1の他端と電氣的に接続されるとともに、一端がグランド（GND）と接地されるコンデンサMC6の他端と電氣的に接続されている。このコンデンサMC6によりリップルが除去されて平滑化されている。出力端子は、電源端子に入力される電圧がしきい値より大きいときにはプルアップ抵抗MR1により+5V側に引き上げられて論理がHIとなり、この論理が主制御MPU4100aのSRST端子及びリセット機能付き主制御出力回路4100caのリセット端子にそれぞれ入力される一方、電源端子に入力される電圧がしきい値より小さいときには論理がLOWとなり、この論理が主制御MPU4100aのSRST端子及びリセット機能付き主制御出力回路4100caのリセット端子にそれぞれ入力される。主制御MPU4100aのSRST端子及びリセット機能付き主制御出力回路4100caのリセット端子はそれぞれ負論理入力であるため、電源端子に入力される電圧がしきい値より小さい状態となると、主制御MPU4100a及びリセット機能付き主制御出力回路4100caにリセットがかかる。なお、電源端子は一端がグランド（GND）と接地されるコンデンサMC7の他端と電氣的に接続されており、電源端子に入力される+5Vはリップルが除去されて平滑化されている。また、接地端子はグランド（GND）と接地されており、NC端子は外部と電氣的に未接続の状態となっている。

10

【0313】

〔9-3. 主制御水晶発振器〕

主制御フィルタ回路4100hによりノイズ成分が除去されて平滑化された+5Vは、図19に示すように、主制御水晶発振器MX0の電源端子であるVDD端子に印加されている。このVDD端子は、一端がグランド（GND）と接地されるコンデンサMC8の他端と電氣的に接続されており、VDD端子に入力される+5Vは、さらにリップルが除去されて平滑化されている。また、この平滑化された+5Vは、VDD端子のほかに、出力周波数選択端子であるA端子、B端子、C端子及びST端子にもそれぞれ印加されている。主制御水晶発振器MX0は、これらのA端子、B端子、C端子及びST端子に+5Vがそれぞれ印加されることにより、24MHzのクロック信号を出力端子であるF端子から出力する。

20

【0314】

主制御水晶発振器MX0のF端子は、主制御MPU4100aのクロック端子であるCLK端子と電氣的に接続されており、24MHzのクロック信号が入力されている。なお、主制御水晶発振器MX0の接地端子であるGND端子はグランド（GND）と接地されており、主制御水晶発振器MX0のF端子の分周波を出力するD端子は外部と電氣的に未接続の状態となっている。

30

【0315】

〔9-4. 主制御入力回路〕

主制御入力回路4100bは、図11に示した、一般入賞口スイッチ3020、3020、上始動口スイッチ3022、下始動口スイッチ2109、磁気検出スイッチ304、カウントスイッチ2110、ゲートスイッチ2352からの検出信号のほかに、図12に示した払出制御基板4110に備える操作スイッチ860aからの操作信号（RAMクリア信号）等が入力される回路である。各スイッチからの検出信号が入力される回路構成は、同一であるため、ここでは、操作スイッチ860aからの操作信号（RAMクリア信号）が入力される回路について説明する。

40

【0316】

〔9-4-1. 操作スイッチからの操作信号（RAMクリア信号）が入力される回路〕

まず、操作スイッチ860aは、上述したように、電源投入時から予め定めた期間内において払出制御基板4110の払出制御MPU4120aに内蔵されるRAM（払出制御内蔵RAM）、及び主制御基板4100の主制御MPU4100aに内蔵されるRAM（主制御内蔵RAM）をクリアする場合に操作されたり、電源投入後においてエラー報知されている際に、そのエラーを解除するために操作されたりするようになっており、電源投入時から予め定めた期間内におけるRAMクリアを行う機能と、電源投入後（RAMクリ

50

アとして機能を奏する期間を経過した後、つまり電源投入時から予め定めた期間が経過した後)におけるエラー解除を行う機能と、を有している。主制御基板4100には、払出制御基板4110が有するエラー解除を行う機能を有していないため、電源投入時から予め定めた期間内に操作スイッチ860aからの操作信号が入力されると、主制御内蔵RAMをクリアするためのRAMクリア信号として判断して主制御内蔵RAMをクリアする処理を行う。

【0317】

主制御基板4100には、操作スイッチ860aが操作されていないときには払出制御基板4110から論理がLOWとなった操作信号が入力される一方、操作スイッチ860aが操作されているときには払出制御基板4110から論理がHIとなった操作信号が払出制御基板4110から入力されるようになっている(この点の詳細な説明について後述する)。

10

【0318】

電源投入時から予め定めた期間内において払出制御基板4110に備える操作スイッチ860aからの操作信号を伝える伝送ラインは、図19に示すように、一端が+12V電源ラインと電氣的に接続されるプルアップ抵抗MR2の他端と電氣的に接続されるとともに抵抗MR3を介してトランジスタMTR0のベース端子と電氣的に接続されている。トランジスタMTR0のベース端子は、抵抗MR3と電氣的に接続されるほかに、一端がグランド(GND)と接地される抵抗MR4の他端と電氣的に接続されている。トランジスタMTR0のエミッタ端子は、グランド(GND)と接地され、トランジスタMTR0のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗MR5の他端と電氣的に接続されるとともに非反転バッファICMIC10(非反転バッファICMIC10は、8つの非反転バッファ回路を備えており、その1つ(MIC10A)に入力された信号波形の論理を反転させることなく整形して出力する。)を介して主制御MPU4100aの入力ポートPAの入力端子PA0と電氣的に接続されている。

20

【0319】

払出制御基板4110における操作スイッチ860aからの操作信号を出力する回路は、エミッタ端子がグランド(GND)と接地されるオープンコレクタ出力タイプとして回路構成されており、操作スイッチ860aからの操作信号を伝える伝送ラインがプルアップ抵抗MR2により+12V側に引き上げられている。主制御基板4100は、操作スイッチ860aが操作されていないときには払出制御基板4110からの操作信号がグランド(GND)側に引き下げられて論理がLOWとなって入力される一方、操作スイッチ860aが操作されているときには払出制御基板4110からの操作信号がプルアップ抵抗MR2により+12V側に引き上げられて論理がHIとなって入力される。

30

【0320】

抵抗MR3、MR4、及びトランジスタMTR0から構成される回路は、操作スイッチ860aからの操作信号によりON/OFFするスイッチ回路である。

【0321】

操作スイッチ860aが操作されていないときには、論理がLOWとなった操作信号がトランジスタMTR0のベース端子に入力されることでトランジスタMTR0がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタMTR0のコレクタ端子に印加される電圧が抵抗MR5により+5V側に引き上げられて論理がHIとなった操作スイッチ860aからの操作信号が主制御MPU4100aの入力ポートPAの入力端子PA0に入力される。主制御MPU4100aは、入力端子PA0に入力される操作スイッチ860aからの操作信号の論理値がHIであるときには主制御内蔵RAMに記憶される情報を消去するRAMクリアを行うことを指示するものでないと判断する。

40

【0322】

一方、操作スイッチ860aが操作されているときには、プルアップ抵抗MR2により+12V側に引き上げられて論理がHIとなった操作信号がトランジスタMTR0のベース端子に入力されることでトランジスタMTR0がONし、スイッチ回路もONすること

50

となる。これにより、トランジスタMTR0のコレクタ端子に印加される電圧がグランド（GND）側に引き下げられて論理がLOWとなった操作スイッチ860aからの操作信号が主制御MPU4100aの入力ポートPAの入力端子PA0に入力される。主制御MPU4100aは、入力端子PA0に入力される操作スイッチ860aからの操作信号の論理値がLOWであるときには主制御内蔵RAMに記憶される情報を消去するRAMクリアを行うことを指示するものであると判断する。

【0323】

なお、操作スイッチ860aからの操作信号は、プルアップ抵抗MR2により+12V側に引き上げられている。これは、操作スイッチ860aからの操作信号が払出制御基板4110を介して入力されているためである。つまり、主制御基板4100と払出制御基板4110との基板間においては、基板間を電氣的に接続する配線（ハーネス）に侵入するノイズの影響を抑えるために、制御基準電圧である+5Vよりも高い電圧である+12Vを用いて信号の信頼性を高めている。そこで、本実施形態では、主制御基板4100に直接入力される、一般入賞口スイッチ3020、上始動口スイッチ3022、及び下始動口スイッチ2109からの検出信号は、プルアップ抵抗により+5V側に引き上げられる一方、図11に示したパネル中継端子板4161を介して入力される、磁気検出スイッチ3024、カウントスイッチ2110、一般入賞口スイッチ3020、及びゲートスイッチ2352からの検出信号は、主制御基板4100に直接入力されないため、操作スイッチ860aからの操作信号と同様に、プルアップ抵抗により+12V側に引き上げられている。

【0324】

〔9-5. 停電監視回路〕

主制御基板4100は、図17に示したように、電源基板851から+12V及び+24Vという2種類の電圧が払出制御基板4110を介して供給されており、+12V及び+24Vが停電監視回路4100eに入力されている。停電監視回路4100eは、+12V及び+24Vの停電又は瞬停の兆候を監視しており、停電又は瞬停の兆候を検出すると、停電予告として停電予告信号を、主制御MPU4100aのほかに、払出制御基板4110の払出制御MPU4120aや周辺制御基板4140に出力する。ここでは、まず停電監視回路の構成について説明し、続いて+24Vの停電又は瞬停の監視、+12Vの停電又は瞬停の監視、そして停電予告信号の出力について説明する。

【0325】

〔9-5-1. 停電監視回路の構成〕

停電監視回路4100eは、図20に示すように、シャント式安定化電源回路MIC20、オープンコレクタ出力タイプのコンパレータMIC21、DタイプフリップフロップMIC22、トランジスタMTR20～MTR23を主として構成されている。

【0326】

シャント式安定化電源回路MIC20の基準電圧入力端子であるREF端子、及びカソード端子であるK端子は、一端が+5V電源ラインと電氣的に接続される抵抗MR20の他端と電氣的に接続されて+5Vが印加されており、REF端子に入力される電流が抵抗MR20により制限されている。K端子は、コンパレータMIC21の比較基準電圧となるリファレンス電圧Vref（本実施形態では、2.495Vが設定されている。）を出力する。K端子は、一端がグランド（GND）と接地されるコンデンサMC20の他端と電氣的に接続されており、K端子から出力されるリファレンス電圧Vrefは、コンデンサMC20によりリップル（電圧に畳重された交流成分）が除去されて平滑化されている。なお、シャント式安定化電源回路MIC20のアノード端子であるA端子はグランド（GND）と接地されている。

【0327】

コンパレータMIC21は、2つの電圧比較回路を備えており、その1つ（MIC21A）を、+24Vの監視電圧V1とリファレンス電圧Vrefとを比較するために用いているとともに、残りの1つ（MIC21B）を、+12Vの監視電圧V2とリファレンス

電圧 V_{ref} とを比較するために用いている。MIC21A のプラス端子である 3 番端子は、+24V の監視電圧 V_1 が印加され、MIC21A のマイナス端子である 2 番端子は、リファレンス電圧 V_{ref} が印加されている。MIC21B のプラス端子である 5 番端子は、+12V の監視電圧 V_2 が印加され、MIC21B のマイナス端子である 6 番端子は、リファレンス電圧 V_{ref} が印加されている。これらの比較結果は、D タイプフリップフロップ MIC22 に入力されている。この D タイプフリップフロップ MIC22 は、2 つの D タイプフリップフロップ回路を備えており、その 1 つ (MIC22A) を本実施形態に用いている。コンパレータ MIC21 の電源端子である V_{cc} 端子は、一端がグラウンド (GND) と接地されるコンデンサ MC21 の他端と電氣的に接続されており、コンパレータ MIC21 の電源端子である V_{cc} 端子に印加される +5V は、コンデンサ MC21 によりリップルが除去されて平滑化され、コンパレータ MIC21 のグラウンド端子である GND 端子は、グラウンド (GND) と接地されている。

10

【0328】

[9-5-2. +24V の停電又は瞬停の監視]

+24V の停電又は瞬停の監視は、上述したように、コンパレータ MIC21 の MIC21A が +24V の監視電圧 V_1 とリファレンス電圧 V_{ref} とを比較することにより行われている。+24V の監視電圧 V_1 が印加されるコンパレータ MIC21 の MIC21A のプラス端子である 3 番端子は、図 20 に示すように、一端が +24V 電源ラインと電氣的に接続される抵抗 MR21 の他端と、一端がグラウンド (GND) に接地される抵抗 MR22 の他端と、が電氣的に接続されるとともに抵抗 MR21, MR22 の他端と、一端がグラウンド (GND) と接地されるコンデンサ MC23 の他端と、が電氣的に接続されている。コンパレータ MIC21 の MIC21A のプラス端子である 3 番端子に印加される +24V の監視電圧 V_1 は、抵抗 MR21, MR22 による抵抗比によって +24V が分圧され、コンデンサ MC23 によりリップルが除去されて平滑化されている。抵抗 MR21, MR22 の値は、+24V が停電又は瞬停した際に、その電圧が +24V から落ち始めて予め設定した停電検知電圧 V_{1pf} (本実施形態では、21.40V に設定されている。) となったときに、+24V の監視電圧 V_1 がリファレンス電圧 V_{ref} と同値になるように設定されている。

20

【0329】

コンパレータ MIC21 の MIC21A の出力端子である 1 番端子は、オープンコレクタ出力となっており、一端が +5V 電源ラインと電氣的に接続されるプルアップ抵抗 MR23 の他端と電氣的に接続されるとともに、一端がグラウンド (GND) と接地されるコンデンサ MC24 の他端と電氣的に接続されて D タイプフリップフロップ MIC22 のプリセット端子である PR 端子と電氣的に接続されている。コンデンサ MC24 は、ローパスフィルタとしての役割を担っている。

30

【0330】

+24V の電圧が停電検知電圧 V_{1pf} より大きいときには、+24V の監視電圧 V_1 がリファレンス電圧 V_{ref} より大きくなり、コンパレータ MIC21 の MIC21A の出力端子である 1 番端子に印加される電圧は、プルアップ抵抗 MR23 により +5V 側に引き上げられ、論理が HI となった信号が D タイプフリップフロップ MIC22 のプリセット端子である PR 端子に入力される。

40

【0331】

一方、+24V の電圧が停電検知電圧 V_{1pf} より小さいときには、+24V の監視電圧 V_1 がリファレンス電圧 V_{ref} より小さくなり、コンパレータ MIC21 の MIC21A の出力端子である 1 番端子に印加される電圧は、グラウンド (GND) 側に引き下げられ、論理が LOW となった信号が D タイプフリップフロップ MIC22 のプリセット端子である PR 端子に入力される。

【0332】

[9-5-3. +12V の停電又は瞬停の監視]

+12V の停電又は瞬停の監視は、上述したように、コンパレータ MIC21 の MIC

50

21Bが+12Vの監視電圧V2とリファレンス電圧Vrefとを比較することにより行われている。+12Vの監視電圧V2が印加されるコンパレータMIC21のMIC21Bのプラス端子である5番端子は、図20に示すように、一端が+12V電源ラインと電氣的に接続される抵抗MR24の他端と、一端がグランド（GND）に接地される抵抗MR25の他端と、が電氣的に接続されるとともに抵抗MR24，MR25の他端と、一端がグランド（GND）と接地されるコンデンサMC25の他端と、が電氣的に接続されている。コンパレータMIC21のMIC21Bのプラス端子である5番端子に印加される+12Vの監視電圧V2は、抵抗MR24，MR25による抵抗比によって+12Vが分圧され、コンデンサMC25によりリップルが除去されて平滑化されている。抵抗MR24，MR25の値は、+12Vが停電又は瞬停した際に、その電圧が+12Vから落ち始めて予め設定した停電検知電圧V2pf（本実施形態では、10.47Vに設定されている。）となったときに、+12Vの監視電圧V2がリファレンス電圧Vrefと同値になるように設定されている。

10

【0333】

コンパレータMIC21のMIC21Bの出力端子である7番端子は、オープンコレクタ出力となっており、上述したMIC21Aの出力端子である1番端子と電氣的に接続されているため、一端が+5V電源ラインと電氣的に接続されるプルアップ抵抗MR23の他端と電氣的に接続されるとともに、一端がグランド（GND）と接地されるコンデンサMC24の他端と電氣的に接続されてDタイプフリップフロップMIC22のプリセット端子であるPR端子と電氣的に接続されている。コンデンサMC24は、上述したように、ローパスフィルタとしての役割を担っている。

20

【0334】

+12Vの電圧が停電検知電圧V2pfより大きいときには、+12Vの監視電圧V2がリファレンス電圧Vrefより大きくなり、コンパレータMIC21のMIC21Bの出力端子である7番端子に印加される電圧は、プルアップ抵抗MR23により+5V側に引き上げられ、論理がHIとなった信号がDタイプフリップフロップMIC22のプリセット端子であるPR端子に入力される。

【0335】

一方、+12Vの電圧が停電検知電圧V2pfより小さいときには、+12Vの監視電圧V2がリファレンス電圧Vrefより小さくなり、コンパレータMIC21のMIC21Bの出力端子である7番端子に印加される電圧は、グランド（GND）側に引き下げられ、論理がLOWとなった信号がDタイプフリップフロップMIC22のプリセット端子であるPR端子に入力される。

30

【0336】

[9-5-4. 停電予告信号の出力]

DタイプフリップフロップMIC22は、クロック入力端子であるCLK端子に入力されるクロック信号のエッジの変化により、D入力端子であるD端子に入力される信号の値（論理）を記憶し、この記憶値（論理）を、出力端子であるQ端子から出力するとともに、その記憶値（論理）を反転させた値を、出力端子である負論理Q端子から出力する。また、DタイプフリップフロップMIC22は、クリア端子であるCLR端子に論理がLOWとなった信号が入力されると、ラッチ状態を解除してプリセット端子であるPR端子に入力されている信号の論理を反転させた信号を出力端子であるQ端子から出力する（このとき、Qから出力される信号の論理を反転させた信号、つまりプリセット端子であるPR端子に入力されている信号の論理と同一の論理となった信号を負論理Q端子から出力する）一方、クリア端子であるCLR端子に論理がHIとなった信号が入力されると、ラッチ状態をセットする。また、DタイプフリップフロップMIC22は、クリア端子であるCLR端子に論理がHIとなった信号が入力されてラッチ状態をセットするようになっている際に、プリセット端子であるPR端子に論理がLOWとなった信号が入力されると、論理をHIとする信号を出力端子であるQ端子から出力する状態を維持する（このとき、Qから出力される信号の論理を反転させた信号を負論理Q端子から出力

40

50

する状態を維持する)。

【0337】

DタイプフリップフロップMIC22は、本実施形態において、D入力端子である1D端子、及びクロック入力端子である1CK端子は、グランド(GND)とそれぞれ接地されているため、クロック入力端子である1CK端子に入力されるクロック信号のエッジの変化がなく、D入力端子である1D端子に入力される信号の値(論理)を記憶して出力端子である1Q端子から出力することがないように回路構成されている。DタイプフリップフロップMIC22は、プリセット端子であるPR端子に、上述したように、+24Vの停電又は瞬停の監視を行うコンパレータMIC21のMIC21Aの出力端子である1番端子からの信号と、+12Vの停電又は瞬停の監視を行うコンパレータMIC21のMIC21Bの出力端子である7番端子からの信号と、が入力され、これらの信号に基づいて、出力端子である1Q端子から信号を出力する。なお、電源端子であるVcc端子は、一端がグランド(GND)と接地されるコンデンサMC22の他端と電氣的に接続されており、DタイプフリップフロップMIC22の電源端子であるVcc端子に印加される+5Vは、コンデンサMC22によりリップルが除去されて平滑化され、接地端子であるGND端子は、グランド(GND)と接地され、出力端子である1Q端子の論理を反転する負論理1Q端子は外部と電氣的に未接続の状態となっている。

10

【0338】

DタイプフリップフロップMIC22は、本実施形態において、クリア端子であるCLR端子に主制御MPU4100aからの停電クリア信号がリセット機能付き主制御出力回路4100caを介して入力されている。この停電クリア信号は、主制御MPU4100aが行う後述する主制御側電源投入時処理において、出力開始されて所定時間経過後に停止されるようになっている。CLR端子は負論理入力であるため、主制御MPU4100aからの停電クリア信号は、リセット機能付き主制御出力回路4100caを介してその論理がLOWとなってCLR端子に入力される。DタイプフリップフロップMIC22は、CLR端子に停電クリア信号が入力されると、ラッチ状態を解除するようになっており、このとき、プリセット端子であるPR端子に入力された論理を反転して出力端子である1Q端子から出力する。

20

【0339】

一方、主制御MPU4100aからの停電クリア信号の出力が停止されると、リセット機能付き主制御出力回路4100caを介してその論理がHIとなってCLR端子に入力される。DタイプフリップフロップMIC22は、CLR端子に停電クリア信号が入力されないときには、ラッチ状態をセットするようになっており、PR端子に論理がLOWとなって入力された状態をラッチする。

30

【0340】

DタイプフリップフロップMIC22の出力端子である1Q端子は、主制御入力回路4100bを介して主制御MPU4100aの入力ポートPAの入力端子PA1と電氣的に接続され、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号が停電予告信号として主制御MPU4100aの入力ポートPAの入力端子PA1に入力されるようになっている。また、DタイプフリップフロップMIC22の出力端子である1Q端子は、リセット機能なし主制御出力回路4100cbと電氣的に接続され、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号をリセット機能なし主制御出力回路4100cbから払出制御基板4110に払出停電予告信号として出力するとともに、周辺制御基板4140に周辺停電予告信号として出力する。

40

【0341】

DタイプフリップフロップMIC22の出力端子である1Q端子と、主制御MPU4100aの入力ポートPAの入力端子PA1と、を電氣的に接続する主制御入力回路4100bは、図20に示すように、DタイプフリップフロップMIC22の出力端子である1Q端子が、一端が+5V電源ラインと電氣的に接続される抵抗MR26の他端と電氣的に接続されるとともに抵抗MR27を介してトランジスタMTR20のベース端子と電氣的

50

に接続されている。トランジスタMTR20のベース端子は、抵抗MR27と電氣的に接続されるほかに、一端がグランド（GND）と接地される抵抗MR28の他端と電氣的に接続されている。トランジスタMTR20のエミッタ端子は、グランド（GND）と接地され、トランジスタMTR20のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗MR29の他端と電氣的に接続されるとともに非反転バッファICMIC23（非反転バッファICMIC23は、8つの非反転バッファ回路を備えており、その1つ（MIC23A）に輸入された信号波形の論理を反転させることなく整形して出力する。）を介して主制御MPU4100aの入力ポートPAの入力端子PA1と電氣的に接続されている。

【0342】

抵抗MR27、MR28、及びトランジスタMTR20から構成される回路は、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号によりON/OFFするスイッチ回路である。

【0343】

DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号の論理がLOWであるときには、トランジスタMTR20のベース端子に印加される電圧がグランド（GND）側に引き下げられてトランジスタMTR20がOFFし、スイッチ回路もOFFすることとなる。一方、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号の論理がHIであるときには、トランジスタMTR20のベース端子に印加される電圧が+5V側に引き上げられてトランジスタMTR20がONし、スイッチ回路もONすることとなる。

【0344】

+24Vの電圧が停電検知電圧V1pfより大きいという条件、及び+12Vの電圧が停電検知電圧V2pfより大きいという条件の両方の条件が成立したときには、論理がHIとなった信号がDタイプフリップフロップMIC22のプリセット端子であるPR端子に輸入されるため、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号がその論理がLOWとなってトランジスタMTR20のベース端子に輸入されることでトランジスタMTR20がOFFする。これにより、トランジスタMTR20のコレクタ端子に印加される電圧が抵抗MR29により+5V側に引き上げられて非反転バッファICMIC23を介して論理がHIとなった停電予告信号が主制御MPU4100aの入力ポートPAの入力端子PA1に輸入される。

【0345】

一方、+24Vの電圧が停電検知電圧V1pfより小さいという条件、及び+12Vの電圧が停電検知電圧V2pfより小さいという条件のうち、いずれか一方の条件が成立したときには、論理がLOWとなった信号がDタイプフリップフロップMIC22のプリセット端子であるPR端子に輸入されるため、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号がその論理がHIとなってトランジスタMTR20のベース端子に輸入されることでトランジスタMTR20がONする。これにより、トランジスタMTR20のコレクタ端子に印加される電圧がグランド（GND）側に引き下げられて非反転バッファICMIC23を介して論理がLOWとなった停電予告信号が主制御MPU4100aの入力ポートPAの入力端子PA1に輸入される。

【0346】

また、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号を払出制御基板4110に払出停電予告信号として出力するリセット機能なし主制御出力回路4100cbは、図20に示すように、オープンコレクタ出力タイプとして回路構成されており、DタイプフリップフロップMIC22の出力端子である1Q端子が上述した主制御入力回路4100bの抵抗MR26と電氣的に接続されて抵抗MR30を介して前段のトランジスタMTR21のベース端子と電氣的に接続されている。前段のトランジスタMTR21のベース端子は、抵抗MR30と電氣的に接続されるほかに、一端がグランド（GND）と接地される抵抗MR31の他端と電氣的に接続されている。前段のト

ランジスタMTR21のエミッタ端子は、グラウンド（GND）と接地され、前段のランジスタMTR21のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗MR32の他端と電氣的に接続されるとともに抵抗MR33を介して後段のランジスタMTR22のベース端子と電氣的に接続されている。後段のランジスタMTR22のベース端子は、抵抗MR33と電氣的に接続されるほかに、一端がグラウンド（GND）と接地される抵抗MR34の他端と電氣的に接続されている。後段のランジスタMTR22のエミッタ端子は、グラウンド（GND）と接地され、後段のランジスタMTR22のコレクタ端子は、一端がグラウンド（GND）と接地されるコンデンサMC26の他端と電氣的に接続され、そして配線（ハーネス）を介して払出制御基板4110と電氣的に接続されている。なお、後段のランジスタMTR22のコレクタ端子は、配線（ハーネス）を介して、払出制御基板4110と電氣的に接続されると、払出制御基板4110における図12に示した払出制御部4120の払出制御入力回路4120bにおいて、一端が+12V電源ラインと電氣的に接続される図示しないプルアップ抵抗の他端と電氣的に接続されるとともに図12に示した払出制御MPU4120aの所定の入力ポートの入力端子と電氣的に接続される。

【0347】

抵抗MR30、MR31、及び前段のランジスタMTR21から構成される回路は前段のスイッチ回路であり、抵抗MR33、MR34、及び後段のランジスタMTR22から構成される回路は後段のスイッチ回路であり、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号によりON/OFFするものである。

【0348】

DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号の論理がLOWであるときには、前段のランジスタMTR21のベース端子に印加される電圧がグラウンド（GND）側に引き下げられて前段のランジスタMTR21がOFFし、前段のスイッチ回路もOFFすることとなり、後段のランジスタMTR22のベース端子に印加される電圧である、前段のランジスタMTR21のコレクタ端子に印加される電圧が抵抗MR32により+5V側に引き上げられることで後段のランジスタMTR22がONし、後段のスイッチ回路もONすることとなる。一方、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号の論理がHIであるときには、ランジスタMTR21のベース端子に印加される電圧が+5V側に引き上げられてランジスタMTR21がONし、前段のスイッチ回路もONすることとなり、後段のランジスタMTR22のベース端子に印加される電圧である、前段のランジスタMTR21のコレクタ端子に印加される電圧がグラウンド（GND）側に引き下げられることで後段のランジスタMTR22がOFFし、後段のスイッチ回路もOFFすることとなる。

【0349】

+24Vの電圧が停電検知電圧V1pfより大きいという条件、及び+12Vの電圧が停電検知電圧V2pfより大きいという条件の両方の条件が成立したときには、論理がHIとなった信号がDタイプフリップフロップMIC22のプリセット端子であるPR端子に入力されるため、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号がその論理がLOWとなって前段のランジスタMTR21のベース端子に入力されることで前段のランジスタMTR21がOFFする。これにより、前段のランジスタMTR21のコレクタ端子に印加される電圧が抵抗MR32により+5V側に引き上げられて後段のランジスタMTR22のベース端子に印加されることで後段のランジスタMTR22がONする。これにより、後段のランジスタMTR22のコレクタ端子に印加される電圧が配線（ハーネス）を介して払出制御基板4110においてグラウンド（GND）側に引き下げられることで論理がLOWとなった払出停電予告信号が払出制御基板4110に入力される。

【0350】

一方、+24Vの電圧が停電検知電圧V1pfより小さいという条件、及び+12Vの電圧が停電検知電圧V2pfより小さいという条件のうち、いずれか一方の条件が成立し

たときには、論理がLOWとなった信号がDタイプフリップフロップMIC22のプリセット端子であるPR端子に入力されるため、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号がその論理がHIとなって前段のトランジスタMTR21のベース端子に入力されることで前段のトランジスタMTR21がONする。これにより、前段のトランジスタMTR21のコレクタ端子に印加される電圧がグランド（GND）に引き下げられて後段のトランジスタMTR22のベース端子に印加されることで後段のトランジスタMTR22がOFFする。これにより、後段のトランジスタMTR22のコレクタ端子に印加される電圧が配線（ハーネス）を介して払出制御基板4110における払出制御部4120の払出制御入力回路4120bにおいてプルアップ抵抗により+12V側に引き上げられることで論理がHIとなった払出停電予告信号が払出制御基板4110に入力される。

10

【0351】

また、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号を周辺制御基板4140に周辺停電予告信号として出力するリセット機能なし主制御出力回路4100cbは、図20に示すように、オープンコレクタ出力タイプとして回路構成されており、DタイプフリップフロップMIC22の出力端子である1Q端子が上述した主制御入力回路4100bの抵抗MR26と電氣的に接続されて抵抗MR35を介してトランジスタMTR23のベース端子と電氣的に接続されている。トランジスタMTR23のベース端子は、抵抗MR35と電氣的に接続されるほかに、一端がグランド（GND）と接地される抵抗MR36の他端と電氣的に接続されている。トランジスタMTR23のエミッタ端子は、グランド（GND）と接地され、トランジスタMTR23のコレクタ端子は、配線（ハーネス）を介して周辺制御基板4140と電氣的に接続されている。なお、トランジスタMTR23のコレクタ端子は、配線（ハーネス）を介して周辺制御基板4140と電氣的に接続されると、図14に示した周辺制御基板4140における周辺制御部4150の図示しない周辺制御入力回路において、一端が+12V電源ラインと電氣的に接続される図示しないプルアップ抵抗の他端と電氣的に接続されるとともに図14に示した周辺制御MPU4150aの所定の入力ポートの入力端子と電氣的に接続される。

20

【0352】

抵抗MR35、MR36、及びトランジスタMTR23から構成される回路は、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号によりON/OFFするスイッチ回路である。

30

【0353】

DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号の論理がLOWであるときには、トランジスタMTR23のベース端子に印加される電圧がグランド（GND）側に引き下げられてトランジスタMTR23がOFFし、スイッチ回路もOFFすることとなる。一方、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号の論理がHIであるときには、トランジスタMTR23のベース端子に印加される電圧が+5V側に引き上げられてトランジスタMTR23がONし、スイッチ回路もONすることとなる。

40

【0354】

+24Vの電圧が停電検知電圧V1pfより大きいという条件、及び+12Vの電圧が停電検知電圧V2pfより大きいという条件の両方の条件が成立したときには、論理がHIとなった信号がDタイプフリップフロップMIC22のプリセット端子であるPR端子に入力されるため、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号がその論理がLOWとなってトランジスタMTR23のベース端子に入力されることでトランジスタMTR23がOFFする。これにより、トランジスタMTR23のコレクタ端子に印加される電圧が配線（ハーネス）を介して周辺制御基板4140における周辺制御部4150の払出制御入力回路においてプルアップ抵抗により+12V側に引き上げられることで論理がHIとなった周辺停電予告信号が周辺制御基板4140に

50

入力される。

【0355】

一方、+2.4Vの電圧が停電検知電圧 V_{1pf} より小さいという条件、及び+1.2Vの電圧が停電検知電圧 V_{2pf} より小さいという条件のうち、いずれか一方の条件が成立したときには、論理がLOWとなった信号がDタイプフリップフロップMIC22のプリセット端子であるPR端子に入力されるため、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号がその論理がHIとなってトランジスタMTR23のベース端子に入力されることでトランジスタMTR23がONする。これにより、トランジスタMTR23のコレクタ端子に印加される電圧が配線（ハーネス）を介して周辺制御基板4140においてグランド（GND）側に引き下げられることで論理がLOWとなった周辺停電予告信号が周辺制御基板4140に入力される。

10

【0356】

このように、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号を主制御MPU4100aに停電予告信号として伝える主制御入力回路4100bと、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号を周辺制御基板4140に周辺停電予告信号として出力するリセット機能なし主制御出力回路4100cbと、にはトランジスタがそれぞれ1つであり、主制御MPU4100aに入力される停電予告信号と周辺制御基板4140に入力される周辺停電予告信号との論理が同一論理となっているのに対して、DタイプフリップフロップMIC22の出力端子である1Q端子から出力される信号を払出制御基板4110に払出停電予告信号として出力するリセット機能なし主制御出力回路4100cbにはトランジスタが前段と後段との2つであり、払出停電予告信号の論理は、主制御MPU4100aに入力される停電予告信号の論理と周辺制御基板4140に入力される周辺停電予告信号の論理とを反転させた論理となっており、停電予告信号の論理及び周辺停電予告信号の論理と異なっている。

20

【0357】

また、主制御入力回路4100bのトランジスタMTR20のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗MR29の他端と電氣的に接続されるとともに非反転バッファICMIC23を介して主制御MPU4100aの入力ポートPAの入力端子PA1と電氣的に接続されているのに対して、リセット機能なし主制御出力回路4100cbの後段のトランジスタMTR22のコレクタ端子は、配線（ハーネス）を介して、払出制御基板4110における払出制御部4120の払出制御入力回路4120bにおいて、一端が+1.2V電源ラインと電氣的に接続されるプルアップ抵抗の他端と電氣的に接続されているとともに、リセット機能なし主制御出力回路4100cbのトランジスタMTR23のコレクタ端子は、配線（ハーネス）を介して、周辺制御基板4140における周辺制御部4150の払出制御入力回路において、一端が+1.2V電源ラインと電氣的に接続されるプルアップ抵抗と電氣的に接続されている。これは、主制御入力回路4100bのトランジスタMTR20のコレクタ端子と主制御MPU4100aの入力ポートPAの入力端子PA1との端子間においては、主制御入力回路4100bのトランジスタMTR20と主制御MPU4100aとが主制御基板4100に実装されているため、主制御MPU4100aの制御基準電圧である+5Vを用いた停電予告信号の論理（ON/OFF信号）によって停電予告を行うのに対して、主制御基板4100と払出制御基板4110との基板間、及び主制御基板4100と周辺制御基板4140との基板間においては、基板間を電氣的に接続する配線（ハーネス）に侵入するノイズの影響を抑えるために、主制御MPU4100a、払出制御MPU4120a、及び周辺制御MPU4150aの制御基準電圧である+5Vよりも高い電圧である+1.2Vを用いた停電予告信号の論理（ON/OFF信号）によって停電予告を行っている。

30

40

【0358】

[9-6. 主制御MPUへの各種入出力信号]

次に、主制御MPU4100aへの各種入出力信号について、図19を参照して説明す

50

る。主制御MPU4100aのシリアル入力ポートのシリアルデータ入力端子であるRXA端子は、図11に示した払出制御基板4110からのシリアルデータが主制御入力回路4100bを介して払主シリアルデータ受信信号として受信される。一方、主制御MPU4100aのシリアル出力ポートのシリアルデータ出力端子であるTXA端子及びTXB端子は、TXA端子から、払出制御基板4110に送信するシリアルデータを払主シリアルデータ送信信号としてリセット機能なし主制御出力回路4100cbに送信してリセット機能なし主制御出力回路4100cbから払出制御基板4110に払主シリアルデータ送信信号を送信し、TXB端子から、図11に示した周辺制御基板4140に送信するシリアルデータを主周シリアルデータ送信信号としてリセット機能なし主制御出力回路4100cbに送信してリセット機能なし主制御出力回路4100cbから周辺制御基板4140に主周シリアルデータ送信信号を送信する。

10

【0359】

主制御MPU4100aの所定の入力ポートの各入力端子には、上述した操作信号（RAMクリア信号）が入力されるほかに、例えば、上述した払主シリアルデータ受信信号の正常受信完了の旨を伝える払出制御基板4110からの払主ACK信号が主制御入力回路4100bを介して入力されたり、図11に示した上始動口スイッチ3022等の各種スイッチからの検出信号が主制御入力回路4100bを介してそれぞれ入力されたり等する。

【0360】

一方、主制御MPU4100aの所定の出力ポートの各出力端子からは、例えば、上述した払主シリアルデータ受信信号の正常受信完了の旨を伝える払主ACK信号をリセット機能付き主制御出力回路4100caに出力してリセット機能付き主制御出力回路4100caから払主ACK信号を払出制御基板4110に出力したり、図11に示した、始動口ソレノイド2105に対して、リセット機能付き主制御出力回路4100caに駆動信号を出力してリセット機能付き主制御出力回路4100caから主制御ソレノイド駆動回路4100dを介して始動口ソレノイド2105に駆動信号を出力したり、図11に示した上特別図柄表示器1185等の各種表示器に対して、リセット機能付き主制御出力回路4100caにそれぞれ駆動信号を出力してリセット機能付き主制御出力回路4100caから各種表示器に駆動信号をそれぞれ出力したり等する。

20

【0361】

〔9-7. 主制御基板と周辺制御基板との基板間の通信用インターフェース回路〕

次に、主制御基板4100と周辺制御基板4140との基板間の通信用インターフェース回路について、図21を参照して説明する。主制御基板4100は、図17に示した電源基板851からの+12Vが払出制御基板4110を介して供給され、+5V作成回路4100gは、この+12Vから主制御MPU4100aの制御基準電圧である+5Vを作成している。主制御基板4100から周辺制御基板4140へ送信される主周シリアルデータ送信信号は、主制御基板4100と周辺制御基板4140との基板間を電氣的に接続する配線（ハーネス）に侵入するノイズの影響を抑えるために、主制御MPU4100aの制御基準電圧である+5Vよりも高い電圧である+12Vを用いて送信されることによってその信頼性が高められている。

30

40

【0362】

具体的には、主制御基板4100は、リセット機能なし主制御出力回路4100cbを通信用インターフェース回路として機能させており、通信用インターフェース回路は、抵抗MR50、抵抗MR51、MR52、及びトランジスタMTR50を主として構成されている。これに対して、周辺制御基板4140には、通信用インターフェース回路として、ダイオードAD10、電解コンデンサAC10（本実施形態では、静電容量：47μF）、フォトカプラAIC10（赤外LEDとフォトICとが内蔵されて構成されている。）を主として構成されている。

【0363】

主制御基板4100のダイオードMD50のアノード端子には、電源基板851から供

50

給される+12Vが払出制御基板4110を介して印加され、ダイオードMD50のカソード端子には、マイナス端子がグラウンド（GND）と接地される電解コンデンサMC50（本実施形態では、静電容量：220マイクロファラッド（ μ F））のプラス端子と電氣的に接続されている。ダイオードMD50のカソード端子は、電解コンデンサMC50のプラス端子と電氣的に接続されるほかに、配線（ハーネス）を介して、周辺制御基板4140のフォトカプラAIC10のアノード端子（1番端子）と電氣的に接続されている。これにより、例えば停電又は瞬停が発生することにより、電源基板851からの電力が払出制御基板4110を介して主制御基板4100に供給されなくなった場合には、電解コンデンサMC50に充電された電荷が+12Vとして主制御基板4100から周辺制御基板4140のフォトカプラAIC10のアノード端子に印加し続けることができるようになる。

【0364】

このように、主制御MPU4100aの電源端子であるVDD端子には、停電又は瞬停が発生した場合に、図19に示した電解コンデンサMC2（本実施形態では、静電容量：470 μ F）に充電された電荷が+5Vとして印加されるようになっているため、主制御MPU4100aに内蔵される主周シリアル送信ポート4100aeは、少なくとも、その送信バッファレジスタ4100aebに主制御CPUコア4100aaがセットしたコマンドをシリアル管理部4100aecにより送信シフトレジスタ41ae aに転送して送信シフトレジスタ4100aeaから主周シリアルデータとして送信完了することができる。

【0365】

主制御基板4100から周辺制御基板4140へ送信される主周シリアルデータ送信信号は、上述したように、主制御基板4100と周辺制御基板4140との基板間を電氣的に接続する配線（ハーネス）に侵入するノイズの影響を抑えるために、主制御MPU4100aの制御基準電圧である+5Vよりも高い電圧である+12Vを用いて送信されることによってその信頼性が高められている。

【0366】

そこで、本実施形態では、停電又は瞬停が発生した場合に、電解コンデンサMC50に充電された電荷が+12Vとして主制御基板4100から周辺制御基板4140のフォトカプラAIC10のアノード端子に印加されるようになっているため、主制御MPU4100aに内蔵される主周シリアル送信ポート4100aeは、その送信バッファレジスタ4100aebに主制御CPUコア4100aaがセットしたコマンドをシリアル管理部4100aecにより送信シフトレジスタ41ae aに転送して送信シフトレジスタ4100aeaから主周シリアルデータとして送信すると、トランジスタMTR50のコレクタ端子から+12Vにより論理をHIとする主周シリアルデータ送信信号を送信することができるようになる。

【0367】

なお、本実施形態では、主制御MPU4100aに内蔵される主周シリアル送信ポート4100aeの送信バッファレジスタ4100aebの記憶容量が32バイトを有しており、また1パケットが3バイトのデータから構成されているため、送信バッファレジスタ4100aebに最大で10パケット分のデータが記憶されるようになっている。また、本実施形態では、主制御MPU4100aから送信される主周シリアルデータの転送ビットレートが19200bpsに設定されている。

【0368】

フォトカプラAIC10のカソード端子（3番端子）は、抵抗AR10、そしてその配線（ハーネス）を介して、主制御基板4100のトランジスタMTR50のコレクタ端子と電氣的に接続されている。周辺制御基板4140の抵抗AR10は、フォトカプラAIC10の内蔵赤外LEDに流れる電流を制限するための制限抵抗である。

【0369】

図19に示した主制御MPU4100aから主周シリアルデータ送信信号を出力するT

X B 端子は、一端が + 5 V 電源ラインと電氣的に接続される抵抗 M R 5 0 の他端と電氣的に接続されるとともに抵抗 M R 5 1 を介してトランジスタ M T R 5 0 のベース端子と電氣的に接続されている。トランジスタ M T R 5 0 のベース端子は、抵抗 M R 5 1 と電氣的に接続されるほかに、一端がグランド (G N D) と接地される抵抗 M R 5 2 の他端と電氣的に接続されている。トランジスタ M T R 5 0 のエミッタ端子は、グランド (G N D) と接地されている。

【 0 3 7 0 】

抵抗 M R 5 1 , M R 5 2 、及びトランジスタ M T R 5 0 から構成される回路はスイッチ回路であり、主周シリアルデータ送信信号の論理が H I であるときには、トランジスタ M T R 5 0 のベース端子に印加される電圧がグランド (G N D) 側に引き下げられてトランジスタ M T R 5 0 が O F F し、スイッチ回路も O F F することとなる。これにより、周辺制御基板 4 1 4 0 のフォトカプラ A I C 1 0 の内蔵赤外 L E D に順方向の電流が流れないため、フォトカプラ A I C 1 0 が O F F する。一方、主周シリアルデータ送信信号の論理が L O W であるときには、トランジスタ M T R 5 0 のベース端子に印加される電圧が抵抗 M R 5 0 により + 5 V 側に引き上げられてトランジスタ M T R 5 0 が O N し、スイッチ回路も O N することとなる。これにより、周辺制御基板 4 1 4 0 のフォトカプラ A I C 1 0 の内蔵赤外 L E D に順方向の電流が流れるため、フォトカプラ A I C 1 0 が O N する。

【 0 3 7 1 】

周辺制御基板 4 1 4 0 のダイオード A D 1 0 のアノード端子には、電源基板 8 5 1 から供給される + 5 V が枠周辺中継端子板 8 6 8 を介して印加されて、ダイオード A D 1 0 のカソード端子が、マイナス端子がグランド (G N D) と接地される電解コンデンサ A C 1 0 のプラス端子と電氣的に接続されている。ダイオード A D 1 0 のカソード端子は、電解コンデンサ A C 1 0 のプラス端子と電氣的に接続されるほかに、フォトカプラ A I C 1 0 の電源端子である V c c 端子 (6 番端子) と電氣的に接続されている。フォトカプラ A I C 1 0 のエミッタ端子 (4 番端子) は、グランド (G N D) と接地され、フォトカプラ A I C 1 0 のコレクタ端子 (5 番端子) は、電解コンデンサ A C 1 0 のプラス端子と電氣的に接続されるプルアップ抵抗 A R 1 1 により + 5 V 側に引き上げられて周辺制御 M P U 4 1 5 0 a の主制御基板用シリアル I / O ポートの入力端子と電氣的に接続されている。フォトカプラ A I C 1 0 が O N / O F F することによりフォトカプラ A I C 1 0 のコレクタ端子から出力される信号の論理が変化し、その信号が主周シリアルデータ送信信号として周辺制御 M P U 4 1 5 0 a の主制御基板用シリアル I / O ポートの入力端子に入力される。

【 0 3 7 2 】

これにより、上述したように、例えば停電又は瞬停が発生することにより、電源基板 8 5 1 から供給される + 5 V が枠周辺中継端子板 8 6 8 を介して周辺制御基板 4 1 4 0 に供給されなくなった場合には、電解コンデンサ A C 1 0 に充電された電荷が + 5 V としてフォトカプラ A I C 1 0 の V c c 端子に印加し続けることができるようになっている。電又は瞬停が発生した際に、電解コンデンサ A C 1 0 からの + 5 V が印加されることにより、主制御 M P U 4 1 0 0 a の T X B 端子から周辺制御基板 4 1 4 0 へ送信される主周シリアルデータ送信信号は、主制御 M P U 4 1 0 0 a に内蔵される主周シリアル送信ポート 4 1 0 0 a e の送信バッファレジスタ 4 1 0 0 a e b にセットされたデータが送信完了することができるようになっており、送信途中の主周シリアルデータ送信信号、つまり主周シリアルデータが寸断されることなく、また欠落されることなく周辺制御基板 4 1 4 0 で確実に受信されるようになっている。

【 0 3 7 3 】

主制御 M P U 4 1 0 0 a の T X B 端子から周辺制御基板 4 1 4 0 へ送信される主周シリアルデータ送信信号の論理が H I であるときには、トランジスタ M T R 5 0 のベース端子に印加される電圧がグランド (G N D) 側に引き下げられてトランジスタ M T R 5 0 が O F F することでフォトカプラ A I C 1 0 が O F F するようになっているため、フォトカプラ A I C 1 0 のコレクタ端子に印加される電圧がプルアップ抵抗 A R 1 1 により + 5 V 側

に引き上げられて論理がH Iとなった主周シリアルデータ送信信号が周辺制御MPU 4 1 5 0 aの主制御基板用シリアルI/Oポートの入力端子に入力される一方、主制御MPU 4 1 0 0 aのTXB端子から周辺制御基板4 1 4 0へ送信される主周シリアルデータ送信信号の論理がLOWであるときには、トランジスタMTR 5 0のベース端子に印加される電圧が抵抗MR 5 0により+ 5 V側に引き上げられてトランジスタMTR 5 0がONすることでフォトカプラAIC 1 0がONするようになっているため、フォトカプラAIC 1 0のコレクタ端子に印加される電圧がグランド（GND）側に引き下げられて論理がLOWとなった主周シリアルデータ送信信号が周辺制御MPU 4 1 5 0 aの主制御基板用シリアルI/Oポートの入力端子に入力される。このように、フォトカプラAIC 1 0のコレクタ端子から出力される主周シリアルデータ送信信号の論理は、主制御MPU 4 1 0 0 aのTXB端子から周辺制御基板4 1 4 0へ送信される主周シリアルデータ送信信号の論理と、同一の論理となっている。

【0374】

このように、本実施形態では、主制御MPU 4 1 0 0 aの制御基準電圧である+ 5 Vが印加される+ 5 V電源ラインと、ダイオードMD 5 0を介して印加される通信用電圧である+ 1 2 Vが印加される+ 1 2 V電源ラインと、が停電又は瞬停が発生して制御基準電圧及び通信用電圧が低下した際の対策が施されている。つまり、主制御MPU 4 1 0 0 aに内蔵される主周シリアル送信ポート4 1 0 0 a eに対しては、+ 5 V電源ラインと、主制御フィルタ回路4 1 0 0 hの電解コンデンサMC 2を第1の補助電源とする電解コンデンサMC 2のプラス端子と、が電氣的に並列接続されることにより、停電又は瞬停が発生して+ 5 V電源ラインから印加される制御基準電圧が低下しても、第1の補助電源である主制御フィルタ回路4 1 0 0 hの電解コンデンサMC 2のプラス端子からの制御基準電圧が印加されることによって、制御基準電圧が印加された状態を維持することができるようになっているし、抵抗MR 5 0、抵抗MR 5 1、MR 5 2、及びトランジスタMTR 5 0から構成されて通信用インターフェース回路として機能させるリセット機能なし主制御出力回路4 1 0 0 c bに対しては、+ 1 2 V電源ラインに印加される+ 1 2 Vが通信用電圧としてダイオードMD 5 0のアノード端子に印加され、このダイオードMD 5 0のカソード端子と、第2の補助電源である電解コンデンサMC 5 0のプラス端子と、が電氣的に並列接続されることにより、停電又は瞬停が発生して+ 1 2 V電源ラインからダイオードMD 5 0を介して印加される通信用電圧が低下しても、第2の補助電源である電解コンデンサMC 5 0のプラス端子からの通信用電圧が印加されることによって、通信用電圧が印加された状態を維持することができるようになっている。これにより、主制御基板4 1 0 0から周辺制御基板4 1 4 0へ送信中のコマンドの寸断を防止することができ、また欠落を防止することができるため、周辺制御基板4 1 4 0は、送信中のコマンドを確実に受信することができる。したがって、停電の発生直後や瞬停時におけるコマンドの取りこぼしを解消することができる。

【0375】

また、主制御MPU 4 1 0 0 aに内蔵される主周シリアル送信ポート4 1 0 0 a eの送信バッファレジスタ4 1 0 0 a e bにセットされた複数のコマンドを主周シリアルデータとしてすべて、抵抗MR 5 0、抵抗MR 5 1、MR 5 2、及びトランジスタMTR 5 0から構成されて通信用インターフェース回路として機能させるリセット機能なし主制御出力回路4 1 0 0 c bを介して、周辺制御基板4 1 4 0へ送信完了することができるように、主制御フィルタ回路4 1 0 0 hの電解コンデンサMC 2の静電容量として4 7 0 μ Fが設定され、電解コンデンサMC 5 0の静電容量として2 2 0 μ Fが設定されている。これにより、主制御基板4 1 0 0から周辺制御基板4 1 4 0へ送信中に停電又は瞬停が発生しても、送信バッファレジスタ4 1 0 0 a e bにセットされた複数のコマンドを主周シリアルデータとしてすべてインターフェース回路として機能させるリセット機能なし主制御出力回路4 1 0 0 c bを介して周辺制御基板4 1 4 0へ送信完了することができるため、周辺制御基板4 1 4 0は、送信バッファレジスタ4 1 0 0 a e bにセットされた複数のコマンドを寸断することなく、また欠落することなく確実に受信することができる。

【0376】

[10. 払出制御基板の回路]

次に、図12に示した払出制御基板4110の回路等について、図22～図27を参照して説明する。図22は払出制御部の回路等を示す回路図であり、図23は払出制御入力回路を示す回路図であり、図24は図23の続きを示す回路図であり、図25は払出モータ駆動回路を示す回路図であり、図26はCRユニット入出力回路を示す回路図であり、図27は主制御基板との各種入出力信号、及び外部端子板への各種出力信号を示す入出力図である。まず、払出制御フィルタ回路について説明し、続いて払出制御部の回路、そして主制御基板との各種入出力信号及び外部端子板への各種出力信号について説明する。

【0377】

[10-1. 払出制御フィルタ回路]

払出制御フィルタ回路4110aは、図22に示すように、払出制御3端子フィルタPIC0を主として構成されている。この払出制御3端子フィルタPIC0は、T型フィルタ回路であり、フェライトで磁気シールドした減衰特性の優れたものである。払出制御3端子フィルタPIC0の1番端子は、図17に示した電源基板851からの+5Vが印加されるとともに、一端がグランド(GND)と接地されるコンデンサPC0の他端と電氣的に接続されており、電源基板851からの+5VがコンデンサPC0により、まずリップル(電圧に畳重された交流成分)が除去されて平滑化されている。払出制御3端子フィルタPIC0の2番端子は、グランド(GND)と接地され、払出制御3端子フィルタPIC0の3番端子は、ノイズ成分を除去した+5Vを出力している。

【0378】

払出制御3端子フィルタPIC0の3番端子は、一端がグランド(GND)と接地される、コンデンサPC1、及び電解コンデンサPC2(本実施形態では、静電容量:180マイクロファラッド(μF))の他端とそれぞれ電氣的に接続されることにより、払出制御3端子フィルタPIC0の3番端子から出力される+5Vからさらにリップルが除去されて平滑化されている。この平滑化された+5Vは、後述する、払出制御システムリセットPIC1の電源端子、払出制御水晶発振器PX0の電源端子であるVCC端子、払出制御MPU4120aの電源端子であるVDD端子等にそれぞれ印加されている。

【0379】

払出制御MPU4120aのVDD端子は、一端がグランド(GND)と接地されるコンデンサPC3の他端と電氣的に接続され、VDD端子に印加される+5VはコンデンサPC3によりさらにリップルが除去されて平滑化されている。払出制御MPU4120aの接地端子であるVSS端子はグランド(GND)と接地されている。

【0380】

また、払出制御MPU4120aのVDD端子は、コンデンサPC3と電氣的に接続されるほかに、ダイオードPD0のアノード端子と電氣的に接続されている。ダイオードPD0のカソード端子は、払出制御MPU4120aに内蔵されているRAM(払出制御内蔵RAM)の電源端子であるVBB端子と電氣的に接続されるとともに、一端がグランド(GND)と接地されるコンデンサPC4の他端と電氣的に接続されている。この払出制御内蔵RAMのVBB端子は、ダイオードPD0のカソード端子及びコンデンサPC4の他端と電氣的に接続されるほかに、抵抗PR0を介して、図17に示した電源基板851のキャパシタBC1のプラス端子と電氣的に接続されている。つまり、払出制御フィルタ回路4110aによりノイズ成分が除去されて平滑化された+5Vは、払出制御MPU4120aのVDD端子に印加されるとともに、ダイオードPD0を介して、払出制御内蔵RAMのVBB端子と、キャパシタBC1のプラス端子と、に印加されるようになっている。これにより、上述したように、図17に示した電源基板851の電源作成回路855dで作成される+5Vが払出制御基板4110に供給されなくなった場合には、キャパシタBC1に充電された電荷が払VBBとして払出制御基板4110に供給されるようになっているため、払出制御MPU4120aのVDD端子にはダイオードPD0により電流が妨げられて流れず払出制御MPU4120aが作動しないものの、払出制御内蔵RAM

10

20

30

40

50

のV B B端子には払V B Bが印加されることにより記憶内容が保持されるようになっている。

【0381】

[10-2. 払出制御部の回路]

払出制御部4120は、払出制御MPU4120a、払出制御入力回路4120b、払出制御出力回路4120c、払出モータ駆動回路4120d、CRユニット入出力回路4120eのほかに、周辺回路として、図22に示すように、リセット信号を出力する払出制御システムリセットPIC1、クロック信号を出力する払出制御水晶発振器PX0（本実施形態では、8メガヘルツ（MHz））を主として構成されている。ここでは、まず払出制御システムリセットについて説明し、続いて払出制御水晶発振器、払出制御入力回路、払出モータ駆動回路、CRユニット入出力回路、そして払出制御MPUへの各種入出力信号について説明する。

10

【0382】

[10-2-1. 払出制御システムリセット]

払出制御フィルタ回路4110aによりノイズ成分が除去されて平滑化された+5Vは、図22に示すように、払出制御システムリセットPIC1の電源端子に印加されている。払出制御システムリセットPIC1は、払出制御MPU4120a及びリセット機能付き払出制御出力回路4120caにそれぞれリセットをかけるものであり、遅延回路が内蔵されている。払出制御システムリセットPIC1の遅延容量端子には、一端がグランド（GND）と接地されるコンデンサPC5の他端と電氣的に接続されており、このコンデンサPC5の容量によって遅延回路による遅延時間を設定することができるようになっている。具体的には、払出制御システムリセットPIC1は、電源端子に入力された+5Vがしきい値（例えば、4.25V）に達すると、遅延時間経過後に出力端子からシステムリセット信号を出力する。

20

【0383】

払出制御システムリセットPIC1の出力端子は、払出制御MPU4120aのリセット端子であるSRT0端子及びリセット機能付き払出制御出力回路4120caのリセット端子とそれぞれ電氣的に接続されている。出力端子は、オープンコレクタ出力タイプであり、一端が+5V電源ラインと電氣的に接続されるプルアップ抵抗PR1の他端と電氣的に接続されるとともに、一端がグランド（GND）と接地されるコンデンサPC6の他端と電氣的に接続されている。このコンデンサPC6は、ローパスフィルタとしての役割を担っている。出力端子は、電源端子に入力される電圧がしきい値より大きいときにはプルアップ抵抗PR1により+5V側に引き上げられて論理がHIとなり、この論理が払出制御MPU4120aのSRT0端子及びリセット機能付き払出制御出力回路4120caのリセット端子にそれぞれ入力される一方、電源端子に入力される電圧がしきい値より小さいときには論理がLOWとなり、この論理が払出制御MPU4120aのSRT0端子及びリセット機能付き払出制御出力回路4120caのリセット端子にそれぞれ入力される。払出制御MPU4120aのSRT0端子及びリセット機能付き払出制御出力回路4120caのリセット端子はそれぞれ負論理入力であるため、電源端子に入力される電圧がしきい値より小さい状態となると、払出制御MPU4120a及びリセット機能付き払出制御出力回路4120caにリセットがかかる。なお、電源端子は一端がグランド（GND）と接地されるコンデンサPC7の他端と電氣的に接続されており、電源端子に入力される+5Vはリップルが除去されて平滑化されている。また、接地端子はグラント（GND）と接地されており、NC端子は外部と電氣的に未接続の状態となっている。

30

40

【0384】

[10-2-2. 払出制御水晶発振器]

払出制御フィルタ回路4110aによりノイズ成分が除去されて平滑化された+5Vは、図22に示すように、払出制御水晶発振器PX0の電源端子であるVCC端子に入力されている。このVCC端子は、一端がグランド（GND）と接地されるコンデンサPC8の他端と電氣的に接続されており、VCC端子に入力される+5Vはさらにリップルが除

50

去されて平滑化されている。また、この平滑化された+5Vは、VCC端子のほかに、払出制御水晶発振器PX0の出力許可(Output Enable)端子であるOE端子にも印加されている。払出制御水晶発振器PX0は、そのOE端子に+5Vが印加されることにより、8MHzのクロック信号を出力端子であるOUT端子から出力する。

【0385】

払出制御水晶発振器PX0のOUT端子は、払出制御MPU4120aのクロック端子であるMCLK端子と電氣的に接続されており、8MHzのクロック信号が払出制御MPU4120aに入力されている。なお、払出制御水晶発振器PX0の接地端子であるGND端子はグラント(GND)と接地されている。

【0386】

[10-2-3. 払出制御入力回路]

払出制御入力回路4120bは、図12に示した、扉枠開放スイッチ618、本体枠開放スイッチ619、図17に示した主制御基板4100に備える停電監視回路4100eからの払出停電予告信号が入力される回路、図12に示したハンドル中継端子板192、そして電源基板851を介して満タンスイッチ550からの検出信号が入力される回路、操作スイッチ860aからの操作信号が入力される回路等である。まず、扉枠開放スイッチからの検出信号が入力される回路について説明し、続いて本体枠開放スイッチからの検出信号が入力される回路、停電監視回路からの払出停電予告信号が入力される回路、満タンスイッチからの検出信号が入力される回路、そして操作スイッチからの操作信号が入力される回路について説明する。なお、満タンスイッチ550や、図12に示した、球切れスイッチ750、計数スイッチ751、及び回転角スイッチ752等の各種検出スイッチは、出力端子がオープンコレクタ出力タイプであるため、各種検出スイッチからの検出信号が入力される回路構成はほぼ同一であるため、ここでは、満タンスイッチからの検出信号が入力される回路について説明する。

【0387】

[10-2-3(a). 扉枠開放スイッチからの検出信号が入力される回路]

扉枠開放スイッチ618は、常閉形(ノーマルクローズ(NC))を用いており、図1に示した、扉枠5が本体枠3から開放された状態でスイッチがON(導通)し、扉枠5が本体枠3に閉鎖された状態でスイッチがOFF(切断)するようになっている。扉枠開放スイッチ618の2番端子は、グラント(GND)に接地される一方、扉枠開放スイッチ618の1番端子は、一端が+5V電源ラインと電氣的に接続されるプルアップ抵抗PR20の他端と電氣的に接続されるとともに抵抗PR21を介してトランジスタPTR20のベース端子と電氣的に接続されている。トランジスタPTR20のベース端子は抵抗PR21と電氣的に接続されるほかに、一端がグラント(GND)と接地される抵抗PR22の他端と電氣的に接続されている。また、扉枠開放スイッチ618の1番端子は、プルアップ抵抗PR20と電氣的に接続されるほかに、一端がグラント(GND)と接地されるコンデンサPC20の他端と電氣的に接続されている。トランジスタPTR20のエミッタ端子は、グラント(GND)と接地され、トランジスタPTR20のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗PR23の他端と電氣的に接続されるとともに非反転バッファICPIC20(非反転バッファICPIC20は、8つの非反転バッファ回路を備えており、その1つ(PIC20A)に入力された信号波形の論理を反転させることなく整形して出力する。)を介して払出制御MPU4120aの入力ポートPAの入力端子PA0と電氣的に接続されている。トランジスタPTR20がON/OFFすることによりトランジスタPTR20のコレクタ端子から出力される信号の論理が変化し、その信号が扉開放信号として払出制御MPU4120aの入力ポートPAの入力端子PA0に入力される。

【0388】

また、扉枠開放スイッチ618の1番端子は、プルアップ抵抗PR20により+5V側に引き上げられて抵抗PR21を介してトランジスタPTR20のベース端子と電氣的に接続されるほか、プルアップ抵抗PR20により+5V側に引き上げられて抵抗PR24

を介してトランジスタP T R 2 1のベース端子と電氣的に接続されている。トランジスタP T R 2 1のベース端子は抵抗P R 2 4と電氣的に接続されるほかに、一端がグラウンド（G N D）と接地される抵抗P R 2 5の他端と電氣的に接続されている。トランジスタP T R 2 1のエミッタ端子は、グラウンド（G N D）と接地され、トランジスタP T R 2 1のコレクタ端子は、配線（ハーネス）を介して外部端子板7 8 4と電氣的に接続されている。なお、トランジスタP T R 2 1のコレクタ端子は、配線（ハーネス）を介して外部端子板7 8 4と電氣的に接続されると、外部端子板7 8 4において、一端が+ 1 2 V電源ラインと電氣的に接続される図示しないプルアップ抵抗の他端と電氣的に接続される。トランジスタP T R 2 1がO N / O F FすることによりトランジスタP T R 2 1のコレクタ端子から出力される信号の論理が変化し、その信号が外端枠扉開放情報出力信号として外部端子板7 8 4に入力される。

10

【0 3 8 9】

更に、扉枠開放スイッチ6 1 8の1番端子は、プルアップ抵抗P R 2 0により+ 5 V側に引き上げられて抵抗P R 2 1を介してトランジスタP T R 2 0のベース端子と電氣的に接続されるとともに、プルアップ抵抗P R 2 0により+ 5 V側に引き上げられて抵抗P R 2 4を介してトランジスタP T R 2 1のベース端子と電氣的に接続されるほか、プルアップ抵抗P R 2 0により+ 5 V側に引き上げられて抵抗P R 2 6を介してトランジスタP T R 2 2のベース端子と電氣的に接続されている。トランジスタP T R 2 2のベース端子は抵抗P R 2 6と電氣的に接続されるほかに、一端がグラウンド（G N D）と接地される抵抗P R 2 7の他端と電氣的に接続されている。トランジスタP T R 2 2のエミッタ端子は、グラウンド（G N D）と接地され、トランジスタP T R 2 2のコレクタ端子は、配線（ハーネス）を介して図1 1に示した主制御基板4 1 0 0と電氣的に接続されている。なお、トランジスタP T R 2 2のコレクタ端子は、配線（ハーネス）を介して主制御基板4 1 0 0と電氣的に接続されると、図1 1に示した主制御基板4 1 0 0の主制御入力回路4 1 0 0 bにおいて、一端が+ 1 2 V電源ラインと電氣的に接続される図示しないプルアップ抵抗の他端と電氣的に接続される。トランジスタP T R 2 2がO N / O F FすることによりトランジスタP T R 2 2のコレクタ端子から出力される信号の論理が変化し、その信号が主枠扉開放信号として主制御基板4 1 0 0に入力される。

20

【0 3 9 0】

プルアップ抵抗P R 2 0及びコンデンサP C 2 0から構成される回路は、スイッチ信号発生回路であり、扉枠5が本体枠3から開放される際に、又は扉枠5が本体枠3に閉鎖される際に、扉枠開放スイッチ6 1 8を構成する接点が短時間O N / O F Fを繰り返すバタつき現象による扉枠開放スイッチ6 1 8からの電圧の変動を吸収する機能も有する回路として構成されている。

30

【0 3 9 1】

抵抗P R 2 1、P R 2 2、及びトランジスタP T R 2 0から構成される回路と、抵抗P R 2 4、P R 2 5、及びトランジスタP T R 2 1から構成される回路と、抵抗P R 2 6、P R 2 7、及びトランジスタP T R 2 2から構成される回路と、は扉枠開放スイッチ6 1 8からの検出信号によりO N / O F Fするスイッチ回路である。

【0 3 9 2】

扉枠5が本体枠3から開放された状態では、扉枠開放スイッチ6 1 8がO Nしているため、トランジスタP T R 2 0のベース端子に印加される電圧がグラウンド（G N D）側に引き下げられることでトランジスタP T R 2 0がO F Fし、スイッチ回路もO F Fすることとなる。これにより、トランジスタP T R 2 0のコレクタ端子に印加される電圧がプルアップ抵抗P R 2 3により+ 5 V側に引き上げられて論理がH Iとなった扉枠開放信号が払出制御M P U 4 1 2 0 aの入力ポートP Aの入力端子P A 0に入力される。また、扉枠5が本体枠3から開放された状態では、扉枠開放スイッチ6 1 8がO Nしているため、トランジスタP T R 2 1のベース端子に印加される電圧がグラウンド（G N D）側に引き下げられることでトランジスタP T R 2 1がO F Fし、スイッチ回路もO F Fすることとなる。これにより、トランジスタP T R 2 1のコレクタ端子に印加される電圧が配線（ハーネス

40

50

）を介して外部端子板 784 のプルアップ抵抗により +12V 側に引き上げられて論理が HI となった外端枠扉開放情報出力信号が外部端子板 784 に入力される。また、扉枠 5 が本体枠 3 から開放された状態では、扉枠開放スイッチ 618 が ON しているため、トランジスタ PTR22 のベース端子に印加される電圧がグランド (GND) 側に引き下げられることでトランジスタ PTR22 が OFF し、スイッチ回路も OFF することとなる。これにより、トランジスタ PTR22 のコレクタ端子に印加される電圧が配線 (ハーネス) を介して主制御基板 4100 の主制御入力回路 4100b のプルアップ抵抗により +12V 側に引き上げられて論理が HI となった主枠扉開放信号が主制御基板 4100 に入力される。

【0393】

一方、扉枠 5 が本体枠 3 から閉鎖された状態では、扉枠開放スイッチ 618 が OFF しているため、トランジスタ PTR20 のベース端子に印加される電圧がプルアップ抵抗 PR20 により +5V 側に引き上げられることでトランジスタ PTR20 が ON し、スイッチ回路も ON することとなる。これにより、トランジスタ PTR20 のコレクタ端子に印加される電圧がグランド (GND) 側に引き下げられて論理が LOW となった扉枠開放信号が払出制御 MPU 4120a の入力ポート PA の入力端子 PA0 に入力される。また、扉枠 5 が本体枠 3 から閉鎖された状態では、扉枠開放スイッチ 618 が OFF しているため、トランジスタ PTR21 のベース端子に印加される電圧が +5V 側に引き上げられることでトランジスタ PTR21 が ON し、スイッチ回路も ON することとなる。これにより、トランジスタ PTR21 のコレクタ端子に印加される電圧がグランド (GND) 側に引き下げられて論理が LOW となった外端枠扉開放情報出力信号が外部端子板 784 に入力される。また、扉枠 5 が本体枠 3 から閉鎖された状態では、扉枠開放スイッチ 618 が OFF しているため、トランジスタ PTR22 のベース端子に印加される電圧が +5V 側に引き上げられることでトランジスタ PTR22 が ON し、スイッチ回路も ON することとなる。これにより、トランジスタ PTR22 のコレクタ端子に印加される電圧がグランド (GND) 側に引き下げられて論理が LOW となった主枠扉開放信号が主制御基板 4100 に入力される。

【0394】

このように、扉枠 5 が本体枠 3 から開放された状態では、扉枠開放スイッチ 618 が ON することにより、論理が HI となった扉枠開放信号が払出制御 MPU 4120a の入力ポート PA の入力端子 PA0 に入力され、論理が HI となった外端枠扉開放情報出力信号が外部端子板 784 に入力され、論理が HI となった主枠扉開放信号が主制御基板 4100 に入力される一方、扉枠 5 が本体枠 3 に閉鎖された状態では、扉枠開放スイッチ 618 が OFF することにより、論理が LOW となった扉枠開放信号が払出制御 MPU 4120a の入力ポート PA の入力端子 PA0 に入力され、論理が LOW となった外端枠扉開放情報出力信号が外部端子板 784 に入力され、論理が LOW となった主枠扉開放信号が主制御基板 4100 に入力される。

【0395】

[10-2-3 (b) . 本体枠開放スイッチからの検出信号が入力される回路]

本体枠開放スイッチ 619 は、常閉形 (ノーマルクローズ (NC)) を用いており、図 1 に示した、本体枠 3 が外枠 2 から開放された状態でスイッチが ON (導通) し、本体枠 3 が外枠 2 に閉鎖された状態でスイッチが OFF (切断) するようになっている。本体枠開放スイッチ 619 の 2 番端子は、グランド (GND) に接地される一方、本体枠開放スイッチ 619 の 1 番端子は、一端が +5V 電源ラインと電氣的に接続されるプルアップ抵抗 PR28 の他端と電氣的に接続されるとともに抵抗 PR29 を介してトランジスタ PTR23 のベース端子と電氣的に接続されている。トランジスタ PTR23 のベース端子は抵抗 PR29 と電氣的に接続されるほかに、一端がグランド (GND) と接地される抵抗 PR30 の他端と電氣的に接続されている。また、本体枠開放スイッチ 619 の 1 番端子は、プルアップ抵抗 PR28 と電氣的に接続されるほかに、一端がグランド (GND) と接地されるコンデンサ PC21 の他端と電氣的に接続されている。トランジスタ PTR2

3のエミッタ端子は、グランド（GND）と接地され、トランジスタPTR23のコレクタ端子は、上述したトランジスタPTR21のコレクタ端子と電氣的に接続されるとともに、配線（ハーネス）を介して外部端子板784と電氣的に接続されている。なお、トランジスタPTR23のコレクタ端子は、配線（ハーネス）を介して外部端子板784と電氣的に接続されると、外部端子板784において、一端が+12V電源ラインと電氣的に接続される図示しないプルアップ抵抗の他端と電氣的に接続される。トランジスタPTR23がON/OFFすることによりトランジスタPTR23のコレクタ端子から出力される信号の論理が変化し、その信号が外端枠扉開放情報出力信号として外部端子板784に入力される。

【0396】

また、本体枠開放スイッチ619の1番端子は、プルアップ抵抗PR28により+5V側に引き上げられて抵抗PR29を介してトランジスタPTR23のベース端子と電氣的に接続されるほか、プルアップ抵抗PR28により+5V側に引き上げられて抵抗PR31を介してトランジスタPTR24のベース端子と電氣的に接続されている。トランジスタPTR24のベース端子は抵抗PR31と電氣的に接続されるほか、一端がグランド（GND）と接地される抵抗PR32の他端と電氣的に接続されている。トランジスタPTR24のエミッタ端子は、グランド（GND）と接地され、トランジスタPTR24のコレクタ端子は、上述したトランジスタPTR22のコレクタ端子と電氣的に接続されるとともに、配線（ハーネス）を介して図11に示した主制御基板4100と電氣的に接続されている。なお、トランジスタPTR24のコレクタ端子は、配線（ハーネス）を介して主制御基板4100と電氣的に接続されると、図11に示した主制御基板4100の主制御入力回路4100bにおいて、一端が+12V電源ラインと電氣的に接続される図示しないプルアップ抵抗の他端と電氣的に接続される。トランジスタPTR24がON/OFFすることによりトランジスタPTR24のコレクタ端子から出力される信号の論理が変化し、その信号が主枠扉開放信号として主制御基板4100に入力される。

【0397】

プルアップ抵抗PR28及びコンデンサPC21から構成される回路は、スイッチ信号発生回路であり、本体枠3が外枠2から開放される際に、又は本体枠3が外枠2に閉鎖される際に、本体枠開放スイッチ619を構成する接点が短時間ON/OFFを繰り返すバタつき現象による本体枠開放スイッチ619からの電圧の変動を吸収する機能も有する回路として構成されている。

【0398】

抵抗PR29、PR30、及びトランジスタPTR23から構成される回路と、抵抗PR31、PR32、及びトランジスタPTR24から構成される回路と、は本体枠開放スイッチ619からの検出信号によりON/OFFするスイッチ回路である。

【0399】

本体枠3が外枠2から開放された状態では、本体枠開放スイッチ619がONしているため、トランジスタPTR23のベース端子に印加される電圧がグランド（GND）側に引き下げられることでトランジスタPTR23がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタPTR23のコレクタ端子に印加される電圧が配線（ハーネス）を介して外部端子板784のプルアップ抵抗により+12V側に引き上げられて論理がHIとなった外端枠扉開放情報出力信号が外部端子板784に入力される。また、本体枠3が外枠2から開放された状態では、本体枠開放スイッチ619がONしているため、トランジスタPTR24のベース端子に印加される電圧がグランド（GND）側に引き下げられることでトランジスタPTR24がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタPTR24のコレクタ端子に印加される電圧が配線（ハーネス）を介して主制御基板4100の主制御入力回路4100bのプルアップ抵抗により+12V側に引き上げられて論理がHIとなった主枠扉開放信号が主制御基板4100に入力される。

【0400】

一方、本体枠 3 が外枠 2 に閉鎖された状態では、本体枠開放スイッチ 619 が OFF しているため、トランジスタ PTR 23 のベース端子に印加される電圧がプルアップ抵抗 PR 28 により +5V 側に引き上げられることでトランジスタ PTR 23 が ON し、スイッチ回路も ON することとなる。これにより、トランジスタ PTR 23 のコレクタ端子に印加される電圧が配線（ハーネス）を介して外部端子板 784 においてグランド（GND）側に引き下げられて論理が LOW となった外端枠扉開放情報出力信号が外部端子板 784 に入力される。また、本体枠 3 が外枠 2 に閉鎖された状態では、本体枠開放スイッチ 619 が OFF しているため、トランジスタ PTR 24 のベース端子に印加される電圧がプルアップ抵抗 PR 28 により +5V 側に引き上げられることでトランジスタ PTR 24 が ON し、スイッチ回路も ON することとなる。これにより、トランジスタ PTR 24 のコレクタ端子に印加される電圧が配線（ハーネス）を介して主制御基板 4100 においてグランド（GND）側に引き下げられて論理が LOW となった主枠扉開放信号が主制御基板 4100 に入力される。

10

【0401】

このように、本体枠 3 が外枠 2 から開放された状態では、本体枠開放スイッチ 619 が ON することにより、論理が HI となった外端枠扉開放情報出力信号が外部端子板 784 に入力され、論理が HI となった主枠扉開放信号が主制御基板 4100 に入力される一方、本体枠 3 が外枠 2 に閉鎖された状態では、本体枠開放スイッチ 619 が OFF することにより、論理が LOW となった外端枠扉開放情報出力信号が外部端子板 784 に入力され、論理が LOW となった主枠扉開放信号が主制御基板 4100 に入力される。

20

【0402】

本実施形態では、上述したように、扉枠 5 が本体枠 3 に閉鎖された状態と、本体枠 3 が外枠 2 から開放された状態と、のうち、いずれか一方の状態又は両方の状態となった場合でも、主制御基板 4100 に対しては主枠扉開放信号が入力されるようになっているため、図 11 に示した主制御基板 4100 の主制御 MPU 4100a は、主枠扉開放信号に基づいて、扉枠 5 が本体枠 3 から開放された状態であるか、それとも本体枠 3 が外枠 2 から開放された状態であるかを判別することができないものの、扉枠 5 及び／又は本体枠 3 が開放されているという遊技者が通常遊技中に生じない状態が発生していることを判断することができるし、外部端子板 784 に対しては外端枠扉開放情報出力信号が入力されるようになっているため、この外端枠扉開放情報出力信号が外部端子板 784 を介してホールコンピュータに伝わり、ホールコンピュータは、外端枠扉開放情報出力信号に基づいて、扉枠 5 が本体枠 3 から開放された状態であるか、それとも本体枠 3 が外枠 2 から開放された状態であるかを判別することができないものの、扉枠 5 及び／又は本体枠 3 が開放されているという遊技者が通常遊技中に生じない状態が発生していることを判断することができる。

30

【0403】

また、本実施形態では、上述したように、扉枠開放スイッチ 618、本体枠開放スイッチ 619 をノーマルクロズのスイッチを採用したことにより、何らかの原因により扉枠開放スイッチ 618 が短絡してスイッチが ON（導通）する状態となっても、扉枠 5 が本体枠 3 から開放された状態となり、何らかの原因により本体枠開放スイッチ 619 が短絡してスイッチが ON（導通）する状態となっても、本体枠 3 が外枠 2 から開放された状態となる。このように、扉枠開放スイッチ 618 及び本体枠開放スイッチ 619 をノーマルクロズのスイッチを採用することにより、短絡時にでも、主枠扉開放信号を主制御基板 4100 に出力することができるとともに、外端枠扉開放情報出力信号を外部端子板 784 を介してホールコンピュータに伝えることができる。

40

【0404】

なお、扉枠開放スイッチ 618 及び本体枠開放スイッチ 619 をノーマルクロズのスイッチから、常開形（ノーマルオープン（NO））のスイッチ（扉枠開放スイッチ 618' 及び本体枠開放スイッチ 619'）に替えると、扉枠開放スイッチ 618' は、扉枠 5 が本体枠 3 から閉鎖された状態でスイッチが ON（導通）し、扉枠 5 が本体枠 3 に開放さ

50

れた状態でスイッチがOFF（切断）する。本体枠開放スイッチ619'は、本体枠3が外枠2から閉鎖された状態でスイッチがON（導通）し、本体枠3が外枠2に開放された状態でスイッチがOFF（切断）する。そうすると、何らかの原因により扉枠開放スイッチ618'が断線してスイッチがOFF（切断）する状態となっても、扉枠5が本体枠3から開放された状態となるし、また、何らかの原因により本体枠開放スイッチ619'が断線してスイッチがOFF（切断）する状態となっても、本体枠3が外枠2から開放された状態となる。このように、扉枠開放スイッチ618'及び本体枠開放スイッチ619'をノーマルオープンのスイッチを採用しても、断線時にでも、主枠扉開放信号を主制御基板4100に出力することができるとともに、外端枠扉開放情報出力信号を外部端子板784を介してホールコンピュータに伝えることができる。

10

【0405】

[10-2-3(c). 停電監視回路からの払出停電予告信号が入力される回路]

主制御基板4100に備える停電監視回路4100eからの払出停電予告信号を伝える伝送ラインは、一端が+12V電源ラインと電氣的に接続されるプルアップ抵抗PR40の他端と電氣的に接続されるとともに抵抗PR41を介してトランジスタPTR40のベース端子と電氣的に接続されている。トランジスタPTR40のベース端子は抵抗PR41と電氣的に接続されるほかに、一端がグランド（GND）と接地される抵抗PR42の他端と電氣的に接続されている。トランジスタPTR40のエミッタ端子は、グランド（GND）と接地され、トランジスタPTR40のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗PR43の他端と電氣的に接続されるとともに非反転バッファICPIC40（非反転バッファICPIC40は、8つの非反転バッファ回路を備えており、その1つ（PIC40A）に入力された信号波形の論理を反転させることなく整形して出力する。）を介して払出制御MPU4120aの入力ポートPAの入力端子PA1と電氣的に接続されている。トランジスタPTR40がON/OFFすることによりトランジスタPTR40のコレクタ端子から出力される信号の論理が変化し、その信号が払出停電予告信号として払出制御MPU4120aの入力ポートPAの入力端子PA1に入力される。

20

【0406】

抵抗PR41、PR42、及びトランジスタPTR40から構成される回路は、主制御基板4100に備える停電監視回路4100eからの払出停電予告信号によりON/OFFするスイッチ回路である。

30

【0407】

停電監視回路4100eは、上述したように、電源基板851からの+12V及び+24Vという2種類の電圧の停電又は瞬停の兆候を監視しており、停電又は瞬停の兆候を検出すると、リセット機能なし主制御出力回路4100cbを介して停電予告として払出停電予告信号を払出制御基板4110に出力する。停電監視回路4100eは、+12V及び+24Vの電圧の停電又は瞬停の兆候を監視し、上述したように、+24Vの電圧が停電検知電圧V1pfより大きいという条件、及び+12Vの電圧が停電検知電圧V2pfより大きいという条件の両方の条件が成立したときには、後段のトランジスタMTR22のコレクタ端子に印加される電圧が配線（ハーネス）を介して払出制御基板4110においてグランド（GND）側に引き下げられて論理がLOWとなった払出停電予告信号が払出制御基板4110に入力される一方、+24Vの電圧が停電検知電圧V1pfより小さいという条件、及び+12Vの電圧が停電検知電圧V2pfより小さいという条件のうち、いずれか一方の条件が成立したときには、後段のトランジスタMTR22のコレクタ端子に印加される電圧が配線（ハーネス）を介して上述したプルアップ抵抗PR40により+12V側に引き上げられることで論理がHIとなった払出停電予告信号が払出制御基板4110に入力される。

40

【0408】

+24Vの電圧が停電検知電圧V1pfより大きいという条件、及び+12Vの電圧が停電検知電圧V2pfより大きいという条件の両方の条件が成立したときには、つまり+

50

12 V及び+24 Vの電圧の停電又は瞬停の兆候がないときには、論理がLOWとなった払出停電予告信号が払出制御基板4110にされるため、トランジスタPTR40のベース端子に印加される電圧がグランド（GND）側に引き下げられることでトランジスタPTR40がOFFし、トランジスタPTR40のコレクタ端子に印加される電圧が抵抗PR43により+5 V側に引き上げられる。これにより、トランジスタPTR40のコレクタ端子から論理がHIとなった払出停電予告信号が払出制御MPU4120aの入力ポートPAの入力端子PA1にされる。

【0409】

一方、+24 Vの電圧が停電検知電圧V1pfより小さいという条件、及び+12 Vの電圧が停電検知電圧V2pfより小さいという条件のうち、いずれか一方の条件が成立したときには、つまり+12 V及び／又は+24 Vの電圧の停電又は瞬停の兆候があるときには、論理がHIとなった払出停電予告信号が払出制御基板4110にされるため、停電監視回路4100eからの払出停電予告信号によりトランジスタPTR40のベース端子に印加される電圧がプルアップ抵抗PR40により+12 V側に引き上げられることでトランジスタPTR40がONし、トランジスタPTR40のコレクタ端子に印加される電圧がグランド（GND）側に引き下げられる。これにより、トランジスタPTR40のコレクタ端子の論理がLOWとなった払出停電予告信号が払出制御MPU4120aの入力ポートPAの入力端子PA1にされる。

【0410】

このように、+12 V及び／又は+24 Vの電圧の停電又は瞬停の兆候があるときには、論理がHIとなった払出停電予告信号が払出制御MPU4120aの入力ポートPAの入力端子PA1にされる一方、+12 V及び+24 Vの電圧の停電又は瞬停の兆候がないときには、論理がLOWとなった払出停電予告信号が払出制御MPU4120aの入力ポートPAの入力端子PA1にされるようになっている。これは、上述したように、+12 V及び／又は+24 Vの電圧の停電又は瞬停の兆候があるときには、論理がHIとなった停電予告信号が主制御MPU4100aの入力ポートPAの入力端子PA1にされる一方、+12 V及び+24 Vの電圧の停電又は瞬停の兆候がないときには、停電予告信号が主制御MPU4100aの入力ポートPAの入力端子PA1にされるようになっているため、停電監視回路4100eからの停電予告による、払出制御MPU4120aにされる払出停電予告信号の論理と、主制御MPU4100aにされる停電予告信号の論理と、が同一論理となっている。

【0411】

[10-2-3 (d) . 満タンスイッチからの検出信号が入力される回路]

図1に示したファールカバーユニット540に備える満タンスイッチ550からの検出信号は、図1に示したハンドル中継端子板192、そして図6に示した電源基板851を介して、払出制御基板4110にされている。この満タンスイッチ550の出力端子は、エミッタ端子がグランド（GND）と接地されるオープンコレクタ出力タイプとして回路構成されており、払出制御基板4110において、一端が+12 V電源ラインと電氣的に接続されるプルアップ抵抗PR44aの他端と電氣的に接続されるとともに満タンスイッチ用3端子フィルタPIC50の1番端子と電氣的に接続されている。この満タンスイッチ用3端子フィルタPIC50は、T型フィルタ回路であり、フェライトで磁気シールドした減衰特性の優れたものである。

【0412】

満タンスイッチ用3端子フィルタPIC50の2番端子は、グランド（GND）と接地され、満タンスイッチ用3端子フィルタPIC50の3番端子は、抵抗PR44bを介して、満タンスイッチ用3端子フィルタPIC50の1番端子と電氣的に接続されるとともに、抵抗PR45を介してトランジスタPTR41のベース端子と電氣的に接続されている。これにより、満タンスイッチ550の検出信号は、満タンスイッチ用3端子フィルタPIC50において、ノイズ成分が除去されてトランジスタPTR41のベース端子にされる。トランジスタPTR41のベース端子は、抵抗PR45が電氣的に接続される

ほかに、一端がグランド（GND）に接地される抵抗PR46の他端と電氣的に接続されるとともに、一端がグランド（GND）と電氣的に接続されるコンデンサPC40の他端と電氣的に接続されている。コンデンサPC40は、ローパスフィルタとしての役割を担っている。トランジスタPTR41のエミッタ端子は、グランド（GND）に接地され、トランジスタPTR41のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗PR47の他端と電氣的に接続されるとともに非反転バッファICPIC40（非反転バッファICPIC40は、8つの非反転バッファ回路を備えており、その1つ（PIC40B）に入力された信号波形の論理を反転させることなく整形して出力する。）を介して払出制御MPU4120aの入力ポートPAの入力端子PA2と電氣的に接続されている。トランジスタPTR41がON/OFFすることによりトランジスタPTR41のコレクタ端子から出力される信号の論理が変化し、その信号が満タン信号として払出制御MPU4120aの入力ポートPAの入力端子PA2に入力される。

【0413】

抵抗PR45、PR46、及びトランジスタPTR41から構成される回路は、満タンスイッチ550からの検出信号によりON/OFFするスイッチ回路である。

【0414】

満タンスイッチ550は、上述したように、ファールカバーユニット540の第二球通路における収容空間が貯留された遊技球で満タンとなっているか否かを検出するものである。本実施形態では、収容空間が貯留された遊技球で満タンとなっていないときには、満タンスイッチ550の出力端子に印加される電圧がハンドル中継端子板192、そして電源基板851を介して、払出制御基板4110においてプルアップ抵抗44aにより+12V側に引き上げられて論理がHIとなった信号が払出制御基板4110に入力される一方、収容空間が貯留された遊技球で満タンとなっているときには、満タンスイッチ550の出力端子に印加される電圧がハンドル中継端子板192、そして電源基板851を介して、払出制御基板4110においてグランド（GND）側に引き下げられて論理がLOWとなった信号が払出制御基板4110に入力される。

【0415】

収容空間が貯留された遊技球で満タンとなっていないときには、満タンスイッチ550の出力端子に印加される電圧がハンドル中継端子板192、そして電源基板851を介して、払出制御基板4110においてプルアップ抵抗44aにより+12V側に引き上げられて論理がHIとなった信号が上述したトランジスタPTR41のベース端子に入力されることでトランジスタPTR41がONし、スイッチ回路もONすることとなる。これにより、トランジスタPTR41のコレクタ端子に印加される電圧がグランド（GND）側に引き下げられて論理がLOWとなった満タン信号が払出制御MPU4120aの入力ポートPAの入力端子PA2に入力される。

【0416】

一方、収容空間が貯留された遊技球で満タンとなっているときには、満タンスイッチ550の出力端子に印加される電圧がハンドル中継端子板192、そして電源基板851を介して、払出制御基板4110においてグランド（GND）側に引き下げられて論理がLOWとなった信号が上述したトランジスタPTR41のベース端子に入力されることでトランジスタPTR41がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタPTR41のコレクタ端子に印加される電圧が抵抗PR47により+5V側に引き上げられて論理がHIとなった満タン信号が払出制御MPU4120aの入力ポートPAの入力端子PA2に入力される。

【0417】

なお、本実施形態では、満タンスイッチ550からの検出信号は、満タンスイッチ用3端子フィルタPIC50を介して、抵抗PR45、抵抗PR46、及びトランジスタPTR41から構成されるスイッチ回路に入力される回路構成としていたが、図12に示した、球切れスイッチ750、計数スイッチ751、及び回転角スイッチ752等の各種検出スイッチからの検出信号は、満タンスイッチ用3端子フィルタPIC50のようなT型フ

フィルタ回路を介さずに各スイッチ回路に直接入力される回路構成となっている。満タンスイッチ550は、扉枠5に取り付けられるファールカバーユニット540に設けられているため、本体枠3に取り付けられる賞球装置740に設けられる球切れスイッチ750、計数スイッチ751、及び回転角スイッチ752等と比べると、検出信号を伝送する経路が極めて長くなり、ノイズの影響を極めて受けやすい。

【0418】

満タンスイッチ550は、ファールカバーユニット540の第二球通路における収容空間が貯留された遊技球で満タンとなっているか否かを検出するものであり、払出制御MPU4120aは、満タンスイッチ550からの検出信号に基づいて、収容空間が貯留された遊技球で満タンであると判断すると、払出モータ744の駆動制御を強制的に停止して払出回転体による遊技球の払い出しを停止する制御を行うようになっている。つまり、満タンスイッチ550からの検出信号を伝える伝送経路（伝送ライン）にノイズが侵入すると、払出制御MPU4120aは、収容空間が貯留された遊技球で満タンでもないのに、払出モータ744の駆動制御を強制的に停止して払出回転体による遊技球の払い出しを停止するという場合もあるし、収容空間が貯留された遊技球で満タンであるにもかかわらず、払出モータ744を駆動制御して払出回転体を回転させて遊技球の払い出しを継続することにより上述した賞球通路の上流側まで遊技球で満たされると、払出回転体そのものが回転することができなくなって払出モータ744に負荷が異常にかかり、払出モータ744が過負荷となって異常発熱して故障したり、払出モータ744の回転軸を払出回転体の回転運動に伝達する機構等が故障したりするという場合もある。そこで、本実施形態では、このような問題が発生しないように、満タンスイッチ550からの検出信号を、まず満タンスイッチ用3端子フィルタPIC50において、ノイズ成分が除去するように回路構成を採用した。

【0419】

[10-2-3(e). 操作スイッチからの操作信号が入力される回路]

操作スイッチ860aの出力端子である1番端子及び2番端子は、グラウンド(GND)に接地され、操作スイッチ860aの出力端子である3番端子及び4番端子は、プルアップ抵抗PR48により+5V側に引き上げられて抵抗PR49を介して前段のトランジスタPTR42のベース端子と電気に接続されている。前段のトランジスタPTR42のベース端子は、抵抗PR49と電氣的に接続されるほかに、一端がグラウンド(GND)と接地される抵抗PR50の他端と電氣的に接続されている。また、操作スイッチ860aの出力端子である4番端子は、プルアップ抵抗PR48と電氣的に接続されるほかに、一端がグラウンド(GND)と接地されるコンデンサPC41の他端と電氣的に接続されている。前段のトランジスタPTR42のエミッタ端子は、グラウンド(GND)と接地され、前段のトランジスタPTR42のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗PR51の他端と電氣的に接続されるとともに抵抗PR52を介して後段のトランジスタPTR43のベース端子と電氣的に接続されている。後段のトランジスタPTR43のベース端子は、抵抗PR52と電氣的に接続されるほかに、一端がグラウンド(GND)と接地される抵抗PR53の他端と電氣的に接続されている。後段のトランジスタPTR43のエミッタ端子は、グラウンド(GND)と接地され、後段のトランジスタPTR43のコレクタ端子は、一端が+5V電源ラインと電氣的に接続される抵抗PR54の他端と電氣的に接続されるとともに非反転バッファICPIC40(非反転バッファICPIC40は、8つの非反転バッファ回路を備えており、その1つ(PIC40C)に入力された信号波形の論理を反転させることなく整形して出力する。)を介して払出制御MPU4120aの入力ポートPAの入力端子PA3と電氣的に接続されている。前段及び後段のトランジスタPTR42, PTR43がON/OFFすることにより後段のトランジスタPTR43のコレクタ端子から出力される信号の論理が変化し、その信号がRWMCLR信号として払出制御MPU4120aの入力ポートPAの入力端子PA3に入力される。

【0420】

また、操作スイッチ 860 a の出力端子である 3 番端子及び 4 番端子は、プルアップ抵抗 PR 48 により +5 V 側に引き上げられて抵抗 PR 49 を介して前段のトランジスタ PTR 42 のベース端子と電気に接続されるほか、プルアップ抵抗 PR 48 により +5 V 側に引き上げられて抵抗 PR 55 を介してトランジスタ PTR 44 のベース端子と電気に接続されている。トランジスタ PTR 44 のベース端子は、抵抗 PR 55 と電氣的に接続されるほか、一端がグランド (GND) と接地される抵抗 PR 56 の他端と電氣的に接続されている。トランジスタ PTR 44 のエミッタ端子は、グランド (GND) と接地され、トランジスタ PTR 44 のコレクタ端子は、配線 (ハーネス) を介して主制御基板 4100 と電氣的に接続されている。なお、トランジスタ PTR 44 のコレクタ端子は、配線 (ハーネス) を介して主制御基板 4100 と電氣的に接続されると、図 19 に示した、主制御基板 4100 の主制御入力回路 4100 b において、一端が +12 V 電源ラインと電氣的に接続されるプルアップ抵抗 MR 2 の他端と電氣的に接続される。トランジスタ PTR 44 が ON/OFF することによりトランジスタ PTR 44 のコレクタ端子から出力される信号の論理が変化し、その信号が RAM クリア信号として主制御 MPU 4100 a の入力ポート PA の入力端子 PA0 に入力される。

10

【0421】

プルアップ抵抗 PR 48 及びコンデンサ PC 41 から構成される回路は、スイッチ信号発生回路であり、操作スイッチ 860 a が押圧操作される際に、操作スイッチ 860 a を構成する接点が短時間 ON/OFF を繰り返すバタつき現象による操作スイッチ 860 a からの電圧の変動を吸収する機能も有する回路として構成されている。

20

【0422】

抵抗 PR 49, PR 50、及びトランジスタ PTR 42 から構成される回路は前段のスイッチ回路であり、抵抗 PR 52, PR 53、及びトランジスタ PTR 43 から構成される回路は後段のスイッチ回路であり、抵抗 PR 55, PR 56、及びトランジスタ PTR 44 から構成される回路はスイッチ回路であり、操作スイッチ 860 a からの操作信号により ON/OFF するものである。

【0423】

操作スイッチ 860 a は、上述したように、電源投入時から予め定めた期間内において払出制御基板 4110 の払出制御 MPU 4120 a に内蔵される RAM (払出制御内蔵 RAM)、及び主制御基板 4100 の主制御 MPU 4100 a に内蔵される RAM (主制御内蔵 RAM) をクリアする場合に操作されたり、電源投入後においてエラー報知されている際に、そのエラーを解除するために操作されたりするようになっており、電源投入時から予め定めた期間内における RAM クリアを行う機能と、電源投入後 (RAM クリアとして機能を奏する期間を経過した後、つまり電源投入時から予め定めた期間が経過した後) におけるエラー解除を行う機能と、を有している。操作スイッチ 860 a からの操作信号は、電源投入時から予め定めた期間内における RAM クリアを行う機能においては、RAM クリア信号となる一方、電源投入後 (電源投入時から予め定めた期間が経過した後) におけるエラー解除を行う機能においては、エラー解除信号となる。

30

【0424】

操作スイッチ 860 a が操作されていないときには、操作スイッチ 860 a の出力端子である 3 番端子及び 4 番端子がプルアップ抵抗 PR 48 により +5 V 側に引き上げられることで論理が HI となった操作信号が前段のトランジスタ PTR 42 のベース端子に入力されて前段のトランジスタ PTR 42 が ON し、前段のスイッチ回路も ON することとなり、後段のトランジスタ PTR 43 のベースに印加される電圧である、前段のトランジスタ PTR 43 のコレクタ端子に印加される電圧がグランド (GND) 側に引き下げられることで後段のトランジスタ PTR 43 が OFF し、後段のスイッチ回路も OFF することとなる。これにより、後段のトランジスタ PTR 43 のコレクタ端子に印加される電圧が抵抗 PR 54 により +5 V 側に引き上げられて論理が HI となった RWMCLR 信号が払出制御 MPU 4120 a の入力ポート PA の入力端子 PA3 に入力される。払出制御 MPU 4120 a は、電源投入時から予め定めた期間内において、入力端子 PA3 に入力され

40

50

る R W M C L R 信号の論理が H I であるときには払出制御内蔵 R A M に記憶される情報を消去する R A M クリアを行うことを指示するものではないと判断し、電源投入後（電源投入時から予め定めた期間が経過した後）において、入力端子 P A 3 に入力される R W M C L R 信号の論理が H I であるときにはエラー解除を行うことを指示するものではないと判断する。

【0425】

また、操作スイッチ 8 6 0 a が操作されていないときには、操作スイッチ 8 6 0 a の出力端子である 3 番端子及び 4 番端子がプルアップ抵抗 P R 4 8 により + 5 V 側に引き上げられて論理が H I となった操作信号がトランジスタ P T R 4 4 のベース端子に入力されてトランジスタ P T R 4 4 が O N し、スイッチ回路も O N することとなる。これにより、トランジスタ P T R 4 4 のコレクタ端子に印加される電圧が配線（ハーネス）を介して主制御基板 4 1 0 0 においてグランド（G N D）側に引き下げられて論理が L O W となった R A M クリア信号が主制御基板 4 1 0 0 に入力される。主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a は、電源投入時から予め定めた期間内に論理が L O W である R A M クリア信号が入力されているときには、上述したように、図 1 9 に示した、この論理が L O W である R A M クリア信号がトランジスタ M T R 0 のベース端子に入力されることでトランジスタ M T R 0 が O F F し、スイッチ回路も O F F することとなる。これにより、トランジスタ M T R 0 のコレクタ端子に印加される電圧が抵抗 M R 5 により + 5 V 側に引き上げられて論理が H I となった R A M クリア信号が主制御 M P U 4 1 0 0 a の入力ポート P A の入力端子 P A 0 に入力される。主制御 M P U 4 1 0 0 a は、入力端子 P A 0 に入力される R A M クリア信号の論理が H I であるときには主制御内蔵 R A M に記憶される情報を消去する R A M クリアを行うことを指示するものではないと判断する。

【0426】

一方、操作スイッチ 8 6 0 a が操作されているときには、操作スイッチ 8 6 0 a の出力端子である 3 番端子及び 4 番端子がグランド（G N D）側に引き下げられることで論理が L O W となった操作信号が前段のトランジスタ P T R 4 2 のベース端子に入力されて前段のトランジスタ P T R 4 2 が O F F し、前段のスイッチ回路も O F F することとなり、後段のトランジスタ P T R 4 3 のベースに印加される電圧である、前段のトランジスタ P T R 4 2 のコレクタ端子に印加される電圧が抵抗 P R 5 1 により + 5 V 側に引き上げられることで後段のトランジスタ P T R 4 3 が O N し、後段のスイッチ回路も O N することとなる。これにより、後段のトランジスタ P T R 4 3 のコレクタ端子に印加される電圧がグランド（G N D）側に引き下げられて論理が L O W となった R W M C L R 信号が払出制御 M P U 4 1 2 0 a の入力ポート P A の入力端子 P A 3 に入力される。払出制御 M P U 4 1 2 0 a は、電源投入時から予め定めた期間内において、入力端子 P A 3 に入力される R W M C L R 信号の論理が L O W であるときには払出制御内蔵 R A M に記憶される情報を消去する R A M クリアを行うことを指示するものであると判断し、電源投入後（電源投入時から予め定めた期間が経過した後）において、入力端子 P A 3 に入力される R W M C L R 信号の論理が L O W であるときにはエラー解除を行うことを指示するものであると判断する。

【0427】

また、操作スイッチ 8 6 0 a が操作されているときには、操作スイッチ 8 6 0 a の出力端子である 3 番端子及び 4 番端子がプルアップ抵抗 P R 4 8 によりグランド（G N D）側に引き下げられることで論理が L O W となった操作信号がトランジスタ P T R 4 4 のベース端子に入力されてトランジスタ P T R 4 4 が O F F し、スイッチ回路も O F F することとなる。これにより、トランジスタ P T R 4 4 のコレクタ端子に印加される電圧が配線（ハーネス）を介して主制御基板 4 1 0 0 の主制御入力回路 4 1 0 0 b のプルアップ抵抗 M R 2 により + 1 2 V 側に引き上げられて論理が H I となった R A M クリア信号が主制御基板 4 1 0 0 に入力される。主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a は、電源投入時から予め定めた期間内に論理が H I である R A M クリア信号が入力されているときには、上述したように、図 1 9 に示した、この論理が H I である R A M クリア信号がトランジスタ M T R 0 のベース端子に入力されることでトランジスタ M T R 0 が O N し、スイッチ回

路もONすることとなる。これにより、トランジスタMTR0のコレクタ端子に印加される電圧がグラウンド（GND）側に引き下げられて論理がLOWとなったRAMクリア信号が主制御MPU4100aの入力ポートPAの入力端子PA0に入力される。主制御MPU4100aは、入力端子PA0に入力されるRAMクリア信号の論理がLOWであるときには主制御内蔵RAMに記憶される情報を消去するRAMクリアを行うことを指示するものであると判断する。

【0428】

[10-2-4. 払出モータ駆動回路]

次に、図5に示した賞球装置740の払出モータ744に駆動信号を出力するための払出モータ駆動回路4120dについて説明する。払出モータ駆動回路4120dは、図25に示すように、電圧切替回路4120da、ドライブICPIC60を主として構成されている。電圧切替回路4120daの電源入力端子1, 2は、+12V電源ライン及び+5V電源ラインとそれぞれ電氣的に接続されて+12及び+5Vがそれぞれ印加され、電圧切替回路4120daの接地端子は、グラウンド（GND）と接地されている。電圧切替回路4120daの電源切替入力端子は、電圧切替信号が入力される。この電圧切替信号は、払出制御MPU4120aの所定の出力ポートの出力端子からリセット機能付き払出制御出力回路4120caに出力され、リセット機能付き払出制御出力回路4120caから電圧切替回路4120daの電源切替入力端子に出力されるようになっている。電圧切替回路4120daの電源出力端子は、ツェナーダイオードPZD60を介して、ドライブICPIC60のカソード端子である3番端子及び10番端子とそれぞれ電氣的に接続されるとともに、払出モータ744の電源端子と電氣的に接続され、電圧切替回路4120daの電圧切替入端子に入力される電圧切替信号に基づいて、+12V又は+5Vを、モータ駆動電圧として、ツェナーダイオードPZD60を介して、ドライブICPIC60のカソード端子である3番端子及び10番端子にそれぞれ供給するとともに、払出モータ744に供給する。

【0429】

ドライブICPIC60は、4つのダーリントンパワートランジスタを備えており、本実施形態では、ドライブICPIC60のエミッタ端子である6番端子及び7番端子は、それぞれグラウンド（GND）と接地され、ドライブICPIC60のベース端子である1番端子、5番端子、8番端子、そして12番端子は、払出モータ駆動信号が抵抗PR60～PR63を介してそれぞれ入力される。ドライブICPIC60のコレクタ端子である2番端子、4番端子、9番端子、そして11番端子は、ドライブICPIC60のベース端子である1番端子、5番端子、8番端子、そして12番端子とそれぞれ対応しており、ドライブICPIC60のベース端子である1番端子、5番端子、8番端子、そして12番端子に払出モータ駆動信号が抵抗PR60～PR63を介してそれぞれ入力されると、励磁信号である駆動パルスは払出モータ744と対応する各相（／B相、B相、A相、／A相）にそれぞれ出力する。この払出モータ駆動信号は、払出制御MPU4120aの所定の出力ポートの出力端子からリセット機能付き払出制御出力回路4120caに出力され、リセット機能付き払出制御出力回路4120caから抵抗PR60～PR63を介してドライブICPIC60のベース端子である1番端子、5番端子、8番端子、そして12番端子にそれぞれ出力されるようになっている。これらの駆動パルスは、払出モータ744の各相（／B相、B相、A相、／A相）に流す励磁電流のスイッチングにより行われ、払出モータ744を回転させる。なお、このスイッチングにより各相（／B相、B相、A相、／A相）の駆動パルス（励磁信号）を遮断したときには逆起電力が発生する。この逆起電力がドライブICPIC60の耐圧を超えると、ドライブICPIC60が破損するため、保護として、ドライブICPIC60のカソード端子である3番端子及び10番端子の前段に上述したツェナーダイオードPZD0を電氣的に接続する回路構成を採用した。

【0430】

[10-2-5. CRユニット入出力回路]

10

20

30

40

50

次に、図 13 に示した CR ユニット 6 との各種信号を入出力するための CR ユニット入出力回路 4120e について説明する。払出制御基板 4110 は、CR ユニット 6 から、上述したように、遊技球等貸出装置接続端子板 869 を介して、貸球要求信号である BRDY と、1 回の払出動作開始要求信号である BRQ と、が入力され、また図 13 に示した電源基板 851 から供給される AC 24V から作成した、所定電圧 VL (+12V) 及びグランド LG が供給される一方、払出制御基板 4110 から、遊技球等貸出装置接続端子板 869 を介して、1 回の払出動作を開始した旨又は終了した旨を伝える EXS 信号と、貸球を払い出すための払出動作が可能である旨又は不可能である旨を伝える PRDY 信号と、を出力する。これらの各種信号等を入出力する入出力回路は、図 26 に示すように、フォトカプラ PIC70~PIC74 (赤外 LED とフォトランジスタとが内蔵されている。) を主として構成されている。

10

【0431】

CR ユニット 6 からの所定電圧 VL は、抵抗 PR70 を介して、フォトカプラ PIC70 のアノード端子に印加されている。フォトカプラ PIC70 のカソード端子は、CR ユニット 6 からのグランド LG と電氣的に接続されている。抵抗 PR60 は、フォトカプラ PIC70 の内蔵赤外 LED に流れる電流を制限するための制限抵抗である。フォトカプラ PIC70 のアノード端子に CR ユニット 6 からの所定電圧 VL が印加されているときには、フォトカプラ PIC70 が ON する一方、フォトカプラ PIC70 のアノード端子に CR ユニット 6 からの所定電圧 VL が印加されていないときには、フォトカプラ PIC70 が OFF するようになっている。フォトカプラ PIC70 のエミッタ端子は、グランド (GND) と接地され、フォトカプラ PIC70 のコレクタ端子は、抵抗 PR71 を介してトランジスタ PTR70 のベース端子と電氣的に接続されるほかに、抵抗 PR72 を介してトランジスタ PTR71 のベース端子と電氣的に接続されている。フォトカプラ PIC70 のコレクタ端子は、抵抗 PR71 と電氣的に接続されるほかに、一端が +5V 電源ラインと電氣的に接続されるプルアップ抵抗 PR73 の他端と電氣的に接続されている。

20

【0432】

トランジスタ PTR70 のベース端子は、抵抗 PR71 と電氣的に接続されるほかに、一端がグランド (GND) と接地される抵抗 PR74 の他端と電氣的に接続されている。トランジスタ PTR70 のエミッタ端子は、グランド (GND) に接地され、トランジスタ PTR70 のコレクタ端子は、一端が +5V 電源ラインと電氣的に接続される抵抗 PR75 の他端と電氣的に接続されるとともに非反転バッファ IC PIC80 (非反転バッファ IC PIC80 は、8 つの非反転バッファ回路を備えており、その 1 つ (PIC80A)) に入力された信号波形の論理を反転させることなく整形して出力する。) を介して図 22 に示した払出制御 MPU 4120a の所定の入力ポートの入力端子と電氣的に接続されている。トランジスタ PTR70 が ON/OFF することによりトランジスタ PTR70 のコレクタ端子から出力される信号の論理が変化し、その信号が CR 接続信号 1 として払出制御 MPU 4120a の所定の入力ポートの入力端子に入力される。

30

【0433】

一方、トランジスタ PTR71 のベース端子は、抵抗 PR72 と電氣的に接続されるほかに、一端がグランド (GND) と接地される抵抗 PR76 の他端と電氣的に接続されている。トランジスタ PTR71 のエミッタ端子は、グランド (GND) に接地され、トランジスタ PTR71 のコレクタ端子は、配線 (ハーネス) を介して電源基板 851 と電氣的に接続されている。なお、トランジスタ PTR71 のコレクタ端子は、配線 (ハーネス) を介して電源基板 851 と電氣的に接続されると、電源基板 851 において、一端が +12V 電源ラインと電氣的に接続される図示しないプルアップ抵抗の他端と電氣的に接続される。トランジスタ PTR71 が ON/OFF することによりトランジスタ PTR71 のコレクタ端子から出力される信号の論理が変化し、その信号が CR 接続信号として電源基板 851 に入力される。

40

【0434】

50

抵抗PR71, PR74、及びトランジスタPTR70から構成される回路は、フォトカプラPIC70のON/OFFによりON/OFFするスイッチ回路である。

【0435】

CRユニット6からの所定電圧VLがフォトカプラPIC70のアノード端子に印加されていないときには、フォトカプラPIC70がOFFし、プルアップ抵抗PR73により+5V側に引き上げられることでトランジスタPTR70がONし、スイッチ回路もONすることとなる。これにより、トランジスタPTR70のコレクタ端子に印加される電圧がグランド(GND)側に引き下げられて論理がLOWとなったCR接続信号1が払出制御MPU4120aの所定の入力ポートの入力端子に入力される。

【0436】

一方、CRユニット6からの所定電圧VLがフォトカプラPIC70のアノード端子に印加されているときには、フォトカプラPIC70がONし、トランジスタPTR70のベース端子に印加される電圧がグランド(GND)側に引き下げられることでトランジスタPTR70がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタPTR70のコレクタ端子に印加される電圧がプルアップ抵抗PTR75により+5V側に引き上げられて論理がHIとなったCR接続信号1が払出制御MPU4120aの所定の入力ポートの入力端子に入力される。

【0437】

抵抗PR72, PR76、及びトランジスタPTR71から構成される回路も、フォトカプラPIC70のON/OFFによりON/OFFするスイッチ回路である。

【0438】

CRユニット6からの所定電圧VLがフォトカプラPIC70のアノード端子に印加されていないときには、フォトカプラPIC70がOFFし、プルアップ抵抗PR73により+5V側に引き上げられることでトランジスタPTR71がONし、スイッチ回路もONすることとなる。これにより、トランジスタPTR71のコレクタ端子に印加される電圧が配線(ハーネス)を介して電源基板851においてグランド(GND)側に引き下げられて論理がLOWとなったCR接続信号が電源基板851に入力される。

【0439】

一方、CRユニット6からの所定電圧VLがフォトカプラPIC70のアノード端子に印加されているときには、フォトカプラPIC70がONし、トランジスタPTR71のベース端子に印加される電圧がグランド(GND)側に引き下げられることでトランジスタPTR71がOFFし、スイッチ回路もOFFすることとなる。これにより、トランジスタPTR71のコレクタ端子に印加される電圧が配線(ハーネス)を介して電源基板851のプルアップ抵抗により+12V側に引き上げられて論理がHIとなったCR接続信号が電源基板851に入力される。

【0440】

CRユニット6からの所定電圧VLは、フォトカプラPIC70のアノード端子のほかに、抵抗PR77を介して、フォトカプラPIC71のアノード端子にも印加されている。フォトカプラPIC71のカソード端子は、CRユニット6からのBRDYが入力されている。抵抗PR77は、フォトカプラPIC71の内蔵赤外LEDに流される電流を制限するための制限抵抗である。フォトカプラPIC71のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRDYの論理がLOWとなっているときには、フォトカプラPIC71がONする一方、フォトカプラPIC71のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRDYの論理がHIとなっているときには、フォトカプラPIC71がOFFするようになっている。フォトカプラPIC71のエミッタ端子は、グランド(GND)と接地され、フォトカプラPIC71のコレクタ端子は、一端が+5V電源ラインと電氣的に接続されるプルアップ抵抗PR78の他端と電氣的に接続されるとともに非反転バッファICPIC80(非反転バッファICPIC80は、8つの非反転バッファ回路を備えており、その1つ(PIC80B)に入力された信号波形の論

10

20

30

40

50

理を反転させることなく整形して出力する。)を介して払出制御MPU4120aの所定の入力ポートの入力端子と電氣的に接続されている。フォトカプラPIC71がON/OFFすることによりフォトカプラPIC71のコレクタ端子から出力される信号の論理が変化し、その信号がBRDY信号として払出制御MPU4120aの所定の入力ポートの入力端子に入力される。

【0441】

フォトカプラPIC71のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRDYの論理がLOWとなっているときには、フォトカプラPIC71がONするため、フォトカプラPIC71のコレクタ端子に印加される電圧がグランド(GND)側に引き下げられて論理がLOWとなったBRDY信号が払出制御MPU4120aの所定の入力ポートの入力端子に入力される。一方、フォトカプラPIC71のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRDYの論理がHIとなっているときには、フォトカプラPIC71がOFFするため、フォトカプラPIC71のコレクタ端子に印加される電圧がプルアップ抵抗PR78により+5V側に引き上げられて論理がHIとなったBRDY信号が払出制御MPU4120aの所定の入力ポートの入力端子に入力される。このように、フォトカプラPIC71のコレクタ端子から出力されるBRDY信号の論理は、CRユニット6からのBRDYの論理と同一の論理となっている。

【0442】

CRユニット6からの所定電圧VLは、フォトカプラPIC70のアノード端子、及びフォトカプラPIC71のアノード端子のほかに、抵抗PR79を介して、フォトカプラPIC72のアノード端子にも印加されている。フォトカプラPIC72のカソード端子は、CRユニット6からのBRQが入力されている。抵抗PR79は、フォトカプラPIC72の内蔵赤外LEDに流される電流を制限するための制限抵抗である。フォトカプラPIC72のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRQの論理がLOWとなっているときには、フォトカプラPIC72がONする一方、フォトカプラPIC72のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRQの論理がHIとなっているときには、フォトカプラPIC72がOFFするようになっている。フォトカプラPIC72のエミッタ端子は、グランド(GND)と接地され、フォトカプラPIC72のコレクタ端子は、一端が+5V電源ラインと電氣的に接続されるプルアップ抵抗PR80の他端と電氣的に接続されるとともに非反転バッファICPIC80(非反転バッファICPIC80は、8つの非反転バッファ回路を備えており、その1つ(PIC80C)に入力された信号波形の論理を反転させることなく整形して出力する。)を介して払出制御MPU4120aの所定の入力ポートの入力端子と電氣的に接続されている。フォトカプラPIC72がON/OFFすることによりフォトカプラPIC72のコレクタ端子から出力される信号の論理が変化し、その信号がBRQ信号として払出制御MPU4120aの所定の入力ポートの入力端子に入力される。

【0443】

フォトカプラPIC72のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRQの論理がLOWとなっているときには、フォトカプラPIC72がONするため、フォトカプラPIC72のコレクタ端子に印加される電圧がグランド(GND)側に引き下げられて論理がLOWとなったBRQ信号が払出制御MPU4120aの所定の入力ポートの入力端子に入力される。一方、フォトカプラPIC72のアノード端子にCRユニット6からの所定電圧VLが印加されているときであって、CRユニット6からのBRQの論理がHIとなっているときには、フォトカプラPIC72がOFFするため、フォトカプラPIC72のコレクタ端子に印加される電圧がプルアップ抵抗PR80により+5V側に引き上げられて論理がHIとなったBRQ信号が払出制御MPU4120aの所定の入力ポートの入力端子に入力される。このように、フォトカプラPIC72のコレクタ端子から出力されるBRQ信号の論理は、

C Rユニット6からのB R Qの論理と同一の論理となっている。

【0444】

払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子から1回の払出動作を開始した旨又は終了した旨を伝えるE X S信号は、リセット機能なし払出制御出力回路4 1 2 0 c bに出力され、リセット機能なし払出制御出力回路4 1 2 0 c bから抵抗P R 8 1を介してフォトカプラP I C 7 3のカソード端子に入力されている。フォトカプラP I C 7 3のアノード端子は、一端が+ 1 2 V電源ラインと電氣的に接続される抵抗P R 8 2の他端と電氣的に接続されている。抵抗P R 8 2は、フォトカプラP I C 7 3の内蔵赤外L E Dに流がれる電流を制限するための制限抵抗である。フォトカプラP I C 7 3のアノード端子に抵抗P R 8 2を介して+ 1 2 Vが印加されているときであって、払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4 1 2 0 c bを介して出力されるE X S信号の論理がL O Wとなっているときには、フォトカプラP I C 7 3がO Nする一方、フォトカプラP I C 7 3のアノード端子に抵抗P R 8 2を介して+ 1 2 Vが印加されているときであって、払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4 1 2 0 c bを介して出力されるE X S信号の論理がH Iとなっているときには、フォトカプラP I C 7 3がO F Fするようになっている。フォトカプラP I C 7 3のエミッタ端子は、C Rユニット6からのグラウンドL Gと接地され、フォトカプラP I C 7 3のコレクタ端子は、プルアップ抵抗P R 8 3により、遊技球等貸出装置接続端子板8 6 9を介して、C Rユニット6内において所定電圧V Lに引き上げられてその内蔵制御装置と電氣的に接続されている。フォトカプラP I C 7 3がO N/O F FすることによりフォトカプラP I C 7 3のコレクタ端子から出力される信号の論理が変化し、その信号がE X SとしてC Rユニット6の内蔵制御装置に入力される。

【0445】

フォトカプラP I C 7 3のアノード端子に抵抗P R 8 2を介して+ 1 2 Vが印加されているときであって、払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4 1 2 0 c bを介して出力されるE X S信号の論理がL O Wとなっているときには、フォトカプラP I C 7 3がO Nするため、フォトカプラP I C 7 3のコレクタ端子に印加される電圧がグラウンド（G N D）側に引き下げられて論理がL O WとなったE X SがC Rユニット6の内蔵制御装置に入力される。一方、フォトカプラP I C 7 3のアノード端子に抵抗P R 8 2を介して+ 1 2 Vが印加されているときであって、払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4 1 2 0 c bを介して出力されるE X S信号の論理がH Iとなっているときには、フォトカプラP I C 7 3がO F Fするため、フォトカプラP I C 7 3のコレクタ端子に印加される電圧がプルアップ抵抗P R 8 3により所定電圧V Lに引き上げられて論理がH IとなったE X SがC Rユニット6の内蔵制御装置に入力される。このように、フォトカプラP I C 7 3のコレクタ端子から出力されるE X Sの論理は、払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4 1 2 0 c bを介して出力されるE X S信号の論理と同一の論理となっている。

【0446】

払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子から貸球を払い出すための払出動作が可能である旨又は不可能である旨を伝えるP R D Y信号は、抵抗P R 8 4を介して、フォトカプラP I C 7 4のカソード端子に入力されている。フォトカプラP I C 7 4のアノード端子は、一端が+ 1 2 V電源ラインと電氣的に接続される抵抗P R 8 5の他端と電氣的に接続されている。抵抗P R 8 5は、フォトカプラP I C 7 4の内蔵赤外L E Dに流がれる電流を制限するための制限抵抗である。フォトカプラP I C 7 4のアノード端子に抵抗P R 8 5を介して+ 1 2 Vが印加されているときであって、払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4 1 2 0 c bを介して出力されるP R D Y信号の論理がL O Wとなっているときには、フォトカプラP I C 7 4がO Nする一方、フォトカプラP I C 7 4のアノード端子に抵抗P R 8 5を介

して+12Vが印加されているときであって、払出制御MPU4120aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4120cbを介して出力されるPRDY信号の論理がHIとなっているときには、フォトカプラPIC74がOFFするようになっている。フォトカプラPIC74のエミッタ端子は、CRユニット6からのグラウンドLGと接地され、フォトカプラPIC74のコレクタ端子は、プルアップ抵抗PR86により、遊技球等貸出装置接続端子板869を介して、CRユニット6内において所定電圧VLに引き上げられてその内蔵制御装置と電氣的に接続されている。フォトカプラPIC74がON/OFFすることによりフォトカプラPIC74のコレクタ端子から出力される信号の論理が変化し、その信号がPRDYとしてCRユニット6の内蔵制御装置に入力される。

10

【0447】

フォトカプラPIC74のアノード端子に抵抗PR85を介して+12Vが印加されているときであって、払出制御MPU4120aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4120cbを介して出力されるPRDY信号の論理がLOWとなっているときには、フォトカプラPIC74がONするため、フォトカプラPIC74のコレクタ端子に印加される電圧がグラウンド(GND)側に引き下げられて論理がLOWとなったPRDYがCRユニット6の内蔵制御装置に入力される。一方、フォトカプラPIC74のアノード端子に抵抗PR85を介して+12Vが印加されているときであって、払出制御MPU4120aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4120cbを介して出力されるPRDY信号の論理がHIとなっているときには、フォトカプラPIC74がOFFするため、フォトカプラPIC74のコレクタ端子に印加される電圧がプルアップ抵抗PR86により所定電圧VLに引き上げられて論理がHIとなったPRDYがCRユニット6の内蔵制御装置に入力される。このように、フォトカプラPIC74のコレクタ端子から出力されるPRDYの論理は、払出制御MPU4120aの所定の出力ポートの出力端子からリセット機能なし払出制御出力回路4120cbを介して出力されるPRDY信号の論理と同一の論理となっている。

20

【0448】

[10-2-6. 払出制御MPUへの各種入出力信号]

次に、払出制御MPU4120aの各種入出力ポートの入出力端子から入出力される各種入出力信号について説明する。

30

【0449】

払出制御MPU4120aのシリアル入力ポートのシリアルデータ入力端子であるRXD端子は、図22に示すように、主制御基板4100からのシリアルデータが払出制御入力回路4120bを介して主払シリアルデータ受信信号として受信される。一方、払出制御MPU4120aのシリアル出力ポートのシリアルデータ出力端子であるTXD端子からは、主制御基板4100に送信するシリアルデータを払主シリアルデータ送信信号としてリセット機能なし払出制御出力回路4120cbに送信してリセット機能なし払出制御出力回路4120cbから主制御基板4100に払主シリアルデータ送信信号を送信する。

【0450】

払出制御MPU4120aの所定の入力ポートの各入力端子には、上述した、RWMC LR信号、払出停電予告信号、扉開放信号、満タン信号、CRユニット6からの各種信号(BRQ信号、BRDY信号、CR接続信号1等)等がそれぞれ入力されるほかに、例えば、上述した払主シリアルデータ受信信号の正常受信完了の旨を伝える主制御基板4100からの主払ACK信号が払出制御入力回路4120bを介して入力されたり、図12に示した、球切れスイッチ750、計数スイッチ751、及び回転角スイッチ752等からの検出信号が払出制御入力回路4120bを介してそれぞれ入力されたり等する。

40

【0451】

一方、払出制御MPU4120aの所定の出力ポートの各出力端子からは、上述したEXS信号及びPRDY信号をリセット機能なし払出制御出力回路4120cbにそれぞれ

50

出力してリセット機能なし払出制御出力回路 4 1 2 0 c b から E X S 信号及び P R D Y 信号を C R ユニット入出力回路 4 1 2 0 e に出力したり、上述した電圧切替信号をリセット機能付き払出制御出力回路 4 1 2 0 c a に出力してリセット機能付き払出制御出力回路 4 1 2 0 c a から電圧切替信号を電圧切替回路 4 1 2 0 d a に出力したり、払出モータ駆動信号をリセット機能付き払出制御出力回路 4 1 2 0 c a に出力してリセット機能付き払出制御出力回路 4 1 2 0 c a から払出モータ駆動信号を払出モータ駆動回路 4 1 2 0 d を介して払出モータ 7 4 4 に出力したりするほかに、例えば、上述した主払シリアルデータ受信信号の正常受信完了の旨を伝える払主 A C K 信号をリセット機能付き払出制御出力回路 4 1 2 0 c a に出力してリセット機能付き払出制御出力回路 4 1 2 0 c a から払主 A C K 信号を主制御基板 4 1 0 0 に出力したり、図 1 2 に示したエラー L E D 表示器 8 6 0 b の駆動信号をリセット機能付き払出制御出力回路 4 1 2 0 c a に出力してリセット機能付き払出制御出力回路 4 1 2 0 c a から駆動信号をエラー L E D 表示器 8 6 0 b に出力したり等する。

10

【0452】

[10-3. 主制御基板との各種入出力信号及び外部端子板への各種出力信号]

次に、払出制御基板 4 1 1 0 と主制御基板 4 1 0 0 との各種入出力信号と、払出制御基板 4 1 1 0 から外部端子板 7 8 4 への各種出力信号について、図 2 7 を参照して説明する。

【0453】

[10-3-1. 主制御基板との各種入出力信号]

20

払出制御基板 4 1 1 0 は、主制御基板 4 1 0 0 と各種入出力信号のやり取りを行う。具体的には、図 2 7 (a) に示すように、払出制御基板 4 1 1 0 は、上述した、払主シリアルデータ送信信号、払主 A C K 信号、操作信号 (R A M クリア信号)、主枠扉開放信号等を、主制御基板 4 1 0 0 に出力する。これらの出力される信号は、主制御基板 4 1 0 0 の主制御入力回路 4 1 0 0 b のプルアップ抵抗により + 1 2 V 側に引き上げられている。

【0454】

一方、払出制御基板 4 1 1 0 は、上述した、主払シリアルデータ受信信号、主払 A C K 信号、及び操作信号 (R A M クリア信号) のほかに、15 ラウンド大当り情報出力信号、及び 2 ラウンド大当り情報出力信号等の大当り情報出力信号、確率変動中情報出力信号、特別図柄表示情報出力信号、普通図柄表示情報出力信号、時短中情報出力信号、始動口入賞情報出力信号等の遊技に関する遊技情報信号や払出停電予告信号等が主制御基板 4 1 0 0 から入力される。これらの入力される信号は、払出制御基板 4 1 1 0 の払出制御部 4 1 2 0 の払出制御入力回路 4 1 2 0 b のプルアップ抵抗により + 1 2 V 側に引き上げられている。

30

【0455】

[10-3-2. 外部端子板への各種出力信号]

払出制御基板 4 1 1 0 は、外部端子板 7 8 4 に各種信号を出力する。具体的には、図 2 7 (b) に示すように、上述した外端枠扉開放情報出力信号のほかに、払出モータ 7 4 4 が実際に払い出した遊技球の球数を示す賞球数情報出力信号、主制御基板 4 1 0 0 から払出制御基板 4 1 1 0 を介して、15 ラウンド大当り情報出力信号、及び 2 ラウンド大当り情報出力信号等の大当り情報出力信号に加えて、確率変動中情報出力信号、特別図柄表示情報出力信号、普通図柄表示情報出力信号、時短中情報出力信号、及び始動口入賞情報出力信号等の遊技情報信号等を、外部端子板 7 8 4 に出力する。これらの出力される信号は、外部端子板 7 8 4 のプルアップ抵抗により + 1 2 V 側に引き上げられている。

40

【0456】

外部端子板 7 8 4 から出力される信号は、図示しない遊技場 (ホール) に設置されたホールコンピュータに伝わるようになっており、ホールコンピュータは、遊技者の遊技等を監視している。なお、15 ラウンド大当り情報出力信号又は 2 ラウンド大当り情報出力信号を 1 つの大当り情報出力信号としてホールコンピュータに出力する場合には、ホールコンピュータは、ラウンドが 2 回となった大当りの回数 (2 ラウンド大当りの発生回数) と

50

、ラウンドが15回となった大当りの回数（15ラウンド大当りの発生回数）と、が合算されたものがパチンコ遊技機1の大当りの回数となる。このため、ホールコンピュータは、その合算された大当り回数から、2ラウンド大当りの発生回数や15ラウンド大当りの発生回数を把握することができないので、実際にパチンコ遊技機1で発生した大当り回数が多いのが、2ラウンド大当りであるのか、それとも15ラウンド大当りであるのかを、把握することができない。またパチンコ遊技機1の上方に図示しないデータカウンタが配置されており、遊技者の中には、このデータカウンタに表示された大当り遊技状態の発生回数等を参考にして遊技を行うか否かを選択する者もいる。

【0457】

ところが、データカウンタに表示された大当り遊技状態の発生回数は、実際には2ラウンド大当りの発生回数に偏っている場合もあるので、遊技者が遊技を開始しても、2ラウンド大当りばかり発生して15ラウンド大当りがなかなか発生しないこともある。このように、データカウンタに表示された大当り遊技状態の発生回数は、遊技者に期待感を与えることはできるものの、必要以上に遊技者の射幸心をあおりかねない。

【0458】

そこで、本実施形態では、大当り情報出力信号として、15ラウンド大当り情報出力信号と2ラウンド大当り情報出力信号とを別々にホールコンピュータに出力することにより、ホールコンピュータは、2ラウンド大当りの発生回数と、15ラウンド大当り発生回数と、を正確に把握することができるようになっている。したがって、ホールコンピュータは、実際にパチンコ遊技機1で発生した大当り回数の多いのが、2ラウンド大当りであるのか、それとも15ラウンド大当りであるのかを、把握することができるし、データカウンタには15ラウンド大当りの発生回数と2ラウンド大当りの発生回数とを別々に又は15ラウンド大当りの発生回数のみを大当り遊技状態の発生回数として表示することができるので、必要以上に遊技者の射幸心をあおることもない。

【0459】

なお、本実施形態では、2ラウンド大当り情報出力信号は2ラウンド大当りが発生して終了するまでの期間においてホールコンピュータに出力された状態となっており、15ラウンド大当り情報出力信号も15ラウンド大当りが発生して終了するまでの期間においてホールコンピュータに出力された状態となっている。本実施形態のように、2ラウンド大当り情報出力信号及び15ラウンド大当り情報出力信号をホールコンピュータに出力する方法のほかに、例えば、2ラウンド大当りが発生すると、2ラウンド大当り情報出力信号が所定期間だけホールコンピュータに出力される状態とし、15ラウンド大当りが発生すると、15ラウンド大当り情報出力信号が所定期間だけホールコンピュータに出力される状態とする、このような2ラウンド大当り情報出力信号及び15ラウンド大当り情報出力信号を同一の所定期間だけホールコンピュータに出力する方法も挙げることができる。

【0460】

[11. 主制御基板の送受信に関する各種コマンド]

次に、主制御基板4100から払出制御基板4110へ送信される各種コマンドと、主制御基板4100から周辺制御基板4140へ送信される各種コマンドについて、図28～図31を参照して説明する。図28は主制御基板から払出制御基板へ送信される各種コマンドの一例を示すテーブルであり、図29は主制御基板から周辺制御基板へ送信される各種コマンドの一例を示すテーブルであり、図30は図29の主制御基板から周辺制御基板へ送信される各種コマンドのつづきを示すテーブルであり、図31は主制御基板が受信する払出制御基板からの各種コマンドの一例を示すテーブルである。まず、主制御基板から払出制御基板へ送信される払い出しに関するコマンドである賞球コマンドについて説明し、続いて主制御基板から周辺制御基板へ送信される各種コマンドについて説明し、主制御基板が受信する払出制御基板からの各種コマンドについて説明する。

【0461】

[11-1. 主制御基板から払出制御基板へ送信される各種コマンド]

主制御基板4100の主制御MPU4100aは、図11に示した、一般入賞口スイッ

チ 3 0 2 0, 3 0 2 0、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、及びカウントスイッチ 2 1 1 0 等の各種入賞スイッチからの検出信号が入力されると、これらの検出信号に基づいて、予め定めた球数の遊技球を賞球として払い出すための賞球コマンドを払出制御基板へ送信する。この賞球コマンドは、1 バイト (8 ビット) の記憶容量を有するコマンドである。本実施形態では、パチンコ遊技機 1 と C R ユニット 6 (パチンコ遊技機 1 と通信して、パチンコ遊技機 1 (賞球装置 7 4 0) の払出モータ 7 4 4 を駆動して貯留皿である、上皿 3 0 1 や下皿 3 0 2 に貸球として遊技球を払い出す装置) とが電氣的に接続されている場合には (このようなパチンコ遊技機を「C R 機」という。)、図 2 8 (a) に示すように、主制御基板 4 1 0 0 から払出制御基板 4 1 1 0 に送信する賞球コマンドには、コマンド 1 0 H ~ コマンド 1 E H (「H」は 1 6 進数を表す。) が用意されており、コマンド 1 0 H では賞球 1 個が指定され、コマンド 1 1 H では賞球 2 個が指定され、・・・、コマンド 1 E H では賞球 1 5 個が指定されている。この指定された賞球数だけ、払出制御基板 4 1 1 0 は、払出モータ 7 4 4 を駆動して遊技球を払い出す制御を行う。

10

【0 4 6 2】

また、パチンコ遊技機 1 と球貸し機 (遊技球を貯留皿である、上皿 3 0 1 や下皿 3 0 2 に貸球として直接払い出す装置) とが遊技場 (ホール) に隣接して設置され、パチンコ遊技機 1 と球貸し機が電氣的に接続されている場合には (このようなパチンコ遊技機を「一般機」という。)、図 2 8 (b) に示すように、主制御基板 4 1 0 0 から払出制御基板 4 1 1 0 に送信する賞球コマンドには、コマンド 2 0 H ~ コマンド 2 E H が用意されており、コマンド 2 0 H では賞球 1 個が指定され、コマンド 2 1 H では賞球 2 個が指定され、・・・、コマンド 2 E H では賞球 1 5 個が指定されている。この指定された賞球数だけ、払出制御基板 4 1 1 0 は、払出モータ 7 4 4 を駆動して遊技球を払い出す制御を行う。

20

【0 4 6 3】

なお、C R 機及び一般機の共通のコマンドとして、図 2 8 (c) に示すように、コマンド 3 0 H が用意されており、このコマンド 3 0 H ではセルフチェックが指定されている。送信側は、コマンド送信後、所定期間、受信側からコマンドの受け取り確認として出力する A C K 信号が入力されない場合に、コマンド 3 0 H を送信して、A C K 信号が入力されるか否かをチェックすることで接続状態を確認する。本実施形態における C R 機の場合では、払出制御基板 4 1 1 0 が C R ユニット 6 との接続状態を確認する。

【0 4 6 4】

30

[1 1 - 2 . 主制御基板から周辺制御基板へ送信される各種コマンド]

次に、主制御基板 4 1 0 0 から周辺制御基板 4 1 4 0 へ送信される各種コマンドについて説明する。主制御基板 4 1 0 0 の主制御 M P U 4 1 0 0 a は、遊技の進行に基づいて周辺制御基板 4 1 4 0 に各種コマンドを送信する。これらの各種コマンドは、2 バイト (1 6 ビット) の記憶容量を有するコマンドであり、図 2 9 及び図 3 0 に示すように、1 バイト (8 ビット) の記憶容量を有するコマンドの種類を示すステータスと、1 バイト (8 ビット) の記憶容量を有する演出のバリエーションを示すモードと、から構成されている。

【0 4 6 5】

各種コマンドは、図 2 9 及び図 3 0 に示すように、特図 1 同調演出関連、特図 2 同調演出関連、大当たり関連、電源投入、普図同調演出関連、普通電役演出関連、報知表示、状態表示、及びその他に区分されている。

40

【0 4 6 6】

[1 1 - 2 - 1 . 特図 1 同調演出関連]

特図 1 同調演出関連は、図 1 1 に示した上始動口スイッチ 3 0 2 2 からの検出信号に基づくものであり、その区分には、図 2 9 に示すように、図 1 1 に示した機能表示基板 1 1 9 1 の上特別図柄表示器 1 1 8 5 に関する、特図 1 同調演出開始、特別図柄 1 指定、特図 1 同調演出終了、及び変動時状態指定という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「A * H」、モードとして「* * H」 (「H」は 1 6 進数を表す。) が割り振られている (「*」は、特定の 1 6 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである) 。

50

【0467】

特図1同調演出開始コマンドは、モードで指定された演出パターンで特図同調演出開始を指示するものであり、特別図柄1指定コマンドは、はずれ、特定大当たり、非特定大当たりを指定するものであり、特図1同調演出終了コマンドは、特図1同調演出終了を指示するものであり、変動時状態指定コマンドは、確率及び時短状態を指示するものである。

【0468】

これらの各種コマンドの送信タイミングとして、特図1同調演出開始コマンドは、特別図柄1変動開始時に送信され、特別図柄1指定コマンドは、特図1同調演出開始の直後に送信され、特図1同調演出終了コマンドは、特別図柄1変動時間経過時（特別図柄1確定時）に送信され、変動時状態指定コマンドは、特図当落情報指定の直後に送信される。なお、これらの各種コマンドは、実際には後述する主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で送信される。

10

【0469】

[11-2-2. 特図2同調演出関連]

特図2同調演出関連は、図11に示した下始動口スイッチ2109からの検出信号に基づくものであり、その区分には、図29に示すように、図11に示した機能表示基板1191の下特別図柄表示器1186に関する、特図2同調演出開始、特別図柄2指定、及び特図2同調演出終了という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「B*H」、モードとして「**H」（「H」は16進数を表す。）が割り振られている（「*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によって予め定められたものである）。

20

【0470】

特図2同調演出開始コマンドは、モードで指定された演出パターンで特図同調演出開始を指示するものであり、特別図柄2指定コマンドは、はずれ、特定大当たり、非特定大当たりを指定するものであり、特図2同調演出終了は、特図2同調演出終了を指示するものである。

【0471】

これらの各種コマンドの送信タイミングとして、特図2同調演出開始コマンドは、特別図柄2変動開始時に送信され、特別図柄2指定コマンドは、特図2同調演出開始の直後に送信され、特図2同調演出終了コマンドは、特別図柄2変動時間経過時（特別図柄2確定時）に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で送信される。

30

【0472】

[11-2-3. 大当たり関連]

大当たり関連という区分には、図29に示すように、大当たりオープニング、大入賞口1開放N回目表示、大入賞口1閉鎖表示、大入賞口1カウント表示、大当たりエンディング、大当たり図柄表示、小当たりオープニング、小当たり開放表示、小当たりカウント表示、及び小当たりエンディングという名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「C*H」、モードとして「**H」（「H」は16進数を表す。）が割り振られている（「*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によって予め定められたものである）。

40

【0473】

大当たりオープニングコマンドは、大当たりオープニング開始を指示するものであり、大入賞口1開放N回目表示コマンドは、1～16ラウンド目の大入賞口1開放中開始（図8に示した、アタッカユニット2100の大入賞口2103のN回目のラウンドの開放中又は開放開始）を指示するものであり、大入賞口1閉鎖表示コマンドは、ラウンド間の大入賞口1閉鎖中開始（アタッカユニット2100の大入賞口2103のラウンド間の閉鎖中又は閉鎖開始）を指示するものであり、大入賞口1カウント表示コマンドは、カウント0～10個をカウントした旨（図11に示したカウントスイッチ2110によって検出された、大入賞口2103に入球した遊技球の球数）を伝えるものであり、大当たりエンディング

50

コマンドは、大当りエンディング開始を指示するものであり、大当り図柄表示コマンドは、大当り図柄情報表示を指示するものである。

【0474】

また、小当りオープニングコマンドは、小当りオープニング開始を指示するものであり、小当り開放表示コマンドは、小当り開放中開始（小当り時における、アタッカユニット2100の大入賞口2103の開放中又は開放開始）を指示するものであり、小当りカウント表示コマンドは、小当り中大入賞口入賞演出（小当り中における、大入賞口2103に入球した遊技球がカウントスイッチ2110によって検出された場合における演出）を指示するものであり、小当りエンディングコマンドは、小当りエンディング開始を指示するものである。

10

【0475】

これらの各種コマンドの送信タイミングとして、大当りオープニングコマンドは、大当りオープニング開始時に送信され、大入賞口1開放N回目表示コマンドは、1～16ラウンド目の大入賞口1開放時（アタッカユニット2100の大入賞口2103のN回目のラウンドの開放時）に送信され、大入賞口1閉鎖表示コマンドは、大入賞口1閉鎖時（アタッカユニット2100の大入賞口2103の閉鎖開始）に送信され、大入賞口1カウント表示コマンドは、大入賞口1開放時及び大入賞口1へのカウント変化時（アタッカユニット2100の大入賞口2103の開放時、及び大入賞口2103に入球した遊技球がカウントスイッチ2110によって検出された時）に送信され、大当りエンディングコマンドは、大当りエンディング開始時に送信され、大当り図柄表示コマンドは、大入賞口開放時（アタッカユニット2100の大入賞口2103の開放時）に送信される。

20

【0476】

また、小当りオープニングコマンドは、小当りオープニング開始時に送信され、小当り開放表示コマンドは、小当り開放時（小当り時における、アタッカユニット2100の大入賞口2103の開放時）に送信され、小当りカウント表示コマンドは、小当り中大入賞口入賞時（小当り中における、大入賞口2103に入球した遊技球がカウントスイッチ2110によって検出された時）に送信され、小当りエンディングコマンドは、小当りエンディング開始時に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で送信される。

【0477】

30

[11-2-4. 電源投入]

電源投入という区分には、図29に示すように、電源投入という名称の各種コマンドから構成されている。この電源投入コマンドには、ステータスとして「D*H」、モードとして「**H」（「H」は16進数を表す。）が割り振られている（「*」は、特定の16進数であることを示し、パチンコ遊技機1の仕様内容によって予め定められたものである）。

【0478】

電源投入コマンドは、RAMクリア演出開始及びそれぞれの状態演出開始を指示するものである（例えば、図12に示した電源投入時に払出制御基板4110の操作スイッチ860aが操作された時における演出の開始を指示したりするものである）。

40

【0479】

電源投入コマンドの送信タイミングとして、主制御基板電源投入時RAMクリア及びRAMクリア以外の時に送信される。具体的には、パチンコ遊技機1の電源投入時、停電又は瞬停から復帰するときであって、払出制御基板4110の操作スイッチ860aが操作されたときに、後述する主制御側電源投入時処理が実行されて主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で電源投入コマンドが送信される。

【0480】

[11-2-5. 普図同調演出関連]

普図同調演出関連は、図11に示したゲートスイッチ2352からの検出信号に基づく

50

ものであり、その区分には、図 29 に示すように、図 11 に示した機能表示基板 1191 の普通図柄表示器 1189 に関する、普図同調演出開始、普図柄指定、普図同調演出終了、及び変動時状態指定という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「E*H」、モードとして「**H」（「H」は 16 進数を表す。）が割り振られている（「*」は、特定の 16 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

【0481】

普図同調演出開始コマンドは、モードで指定された演出パターンで普図同調演出開始を指示するものであり、普図柄指定コマンドは、はずれ、特定大当たり、非特定大当たりを指定するものであり、普図同調演出終了コマンドは、普図同調演出終了を指示するものであり、変動時状態指定コマンドは、確率及び時短状態を指示するものである。

10

【0482】

これらの各種コマンドの送信タイミングとして、普図同調演出開始コマンドは、普通図柄 1 変動開始時に送信され、普図柄指定コマンドは、普図同調演出開始の直後に送信され、普図同調演出終了コマンドは、普通図柄変動時間経過時（普通図柄確定時）に送信され、変動時状態指定コマンドは、普図当落情報指定の直後に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S92 の周辺制御基板コマンド送信処理で送信される。

【0483】

[11-2-6. 普通電役演出関連]

20

普通電役演出関連は、図 11 に示した始動口ソレノイド 2105 の駆動により開閉される図 8 に示した一对の可動片 2106 に関するものであり、その区分には、図 29 に示すように、普図当りオープニング、普電開放表示、及び普図当りエンディングという名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「F*H」、モードとして「**H」（「H」は 16 進数を表す。）が割り振られている（「*」は、特定の 16 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

【0484】

普図当りオープニングコマンドは、普図当りオープニング開始を指示するものであり、普電開放表示コマンドは、普電開放中開始（一对の可動片 2106 が始動口ソレノイド 2105 の駆動により左右方向へ拡開した状態、又は拡開する時）を指示するものであり、普図当りエンディングコマンドは、普図当りエンディング開始を指示するものである。

30

【0485】

これらの各種コマンドの送信タイミングとして、普図当りオープニングコマンドは、普図当りオープニング開始時に送信され、普電開放表示コマンドは、普電開放時（一对の可動片 2106 が始動口ソレノイド 2105 の駆動により左右方向へ拡開する時）に送信され、普図当りエンディングコマンドは、普図当りエンディング開始時に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S92 の周辺制御基板コマンド送信処理で送信される。

【0486】

40

[11-2-7. 報知表示]

報知表示の区分には、図 30 に示すように、入賞異常表示、接続異常表示、断線・短絡異常表示、磁気検出スイッチ異常表示、扉開放、及び扉閉鎖という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「6*H」、モードとして「**H」（「H」は 16 進数を表す。）が割り振られている（「*」は、特定の 16 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

【0487】

入賞異常表示コマンドは、大当たり中（条件装置作動中）以外に大入賞口に入賞した時（大当たり中でもないのに、アタッカユニット 2100 の大入賞口 2103 に遊技球が入球し

50

てその遊技球をカウントスイッチ 2 1 1 0 が検出した時)に入賞異常報知の開始を指示するものであり、接続異常表示コマンドは、例えば、主制御基板 4 1 0 0 と払出制御基板 4 1 1 0 との基板間に亘る経路において電気的な接続異常がある場合に接続異常報知の開始を指示するものであり、断線・短絡異常表示コマンドは、例えば、主制御基板 4 1 0 0 と、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、カウントスイッチ 2 1 1 0 等との電気的な接続の断線・短絡が生じた場合に断線・短絡異常表示の開始を指示するものであり、磁気検出スイッチ異常表示コマンドは、図 1 1 に示した磁気検出スイッチ 3 0 2 4 に異常が生じた場合に磁気検出スイッチ異常報知の開始を指示するものである。

【0488】

また、扉開放コマンドは、図 1 2 に示した、払出制御基板 4 1 1 0 を介して入力される扉枠開放スイッチ 6 1 8 からの検出信号（開放信号）に基づいて、扉枠 5 が本体枠 3 に対して開放された状態である場合に、扉開放報知を指示するものであり、扉枠閉鎖コマンドは、その扉枠開放スイッチ 6 1 8 からの検出信号に基づいて、扉枠 5 が本体枠 3 に対して閉鎖された状態である場合に扉開放報知終了を指示するものである。一方、本体枠開放コマンドは、図 1 2 に示した、払出制御基板 4 1 1 0 を介して入力される本体枠開放スイッチ 6 1 9 からの検出信号（開放信号）に基づいて、本体枠 3 が外枠 2 に対して開放された状態である場合に、本体枠開放報知を指示するものであり、本体枠閉鎖コマンドは、その本体枠開放スイッチ 6 1 9 からの検出信号に基づいて、本体枠 3 が外枠 2 に対して閉鎖された状態である場合に本体枠開放報知終了を指示するものである。

【0489】

これらの各種コマンドの送信タイミングとして、入賞異常表示コマンドは、大当たり中（条件装置作動中）以外に大入賞口に入賞した時に送信され、接続異常表示コマンドは、主制御基板 4 1 0 0 から払出制御基板 4 1 1 0 へのコマンド送信時に払出制御基板 4 1 1 0 からの ACK 返信（ACK 信号）がなかった時に送信され、断線・短絡異常表示コマンドは、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、カウントスイッチ 2 1 1 0 等のうち、いずれが断線または短絡状態となった時に送信され、磁気検出スイッチ異常表示コマンドは、磁気検出スイッチ 3 0 2 4 の異常を検知した時に送信される。また、扉開放コマンドは、扉開放を検知した時（扉枠開放スイッチ 6 1 8 からの検出信号に基づいて、扉枠 5 が本体枠 3 に対して開放された状態である場合）に送信され、扉枠閉鎖コマンドは、扉閉鎖を検知した時（扉枠開放スイッチ 6 1 8 からの検出信号に基づいて、扉枠 5 が本体枠 3 に対して閉鎖された状態である場合）に送信される。本体枠開放コマンドは、本体枠開放を検知した時（本体枠開放スイッチ 6 1 9 からの検出信号に基づいて、本体枠 3 が外枠 2 に対して開放された状態である場合）に送信され、本体枠閉鎖コマンドは、本体枠閉鎖を検知した時（本体枠開放スイッチ 6 1 9 からの検出信号に基づいて、本体枠 3 が外枠 2 に対して閉鎖された状態である場合）に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で送信される。

【0490】

[11-2-8. 状態表示]

状態表示の区分には、図 3 0 に示すように、枠状態 1 コマンド（エラー発生コマンドに相当）、エラー解除ナビコマンド（エラー解除コマンドに相当）及び枠状態 2 コマンドという名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「7*H」、モードとして「**H」（「H」は 16 進数を表す。）が割り振られている（「*」は、特定の 16 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

【0491】

枠状態 1 コマンド、エラー解除ナビコマンド及び枠状態 2 コマンドは、それぞれ、払出制御基板 4 1 1 0 から送信された 1 バイト（8 ビット）の記憶容量を有するコマンドであり、これらの詳細な説明は、後述する。なお、主制御基板 4 1 0 0 の主制御 MPU 4 1 0 0 a は、払出制御基板 4 1 1 0 からの枠状態 1 コマンド、エラー解除ナビコマンド、及び

枠状態 2 コマンドを受信すると、図 30 に示すように、「7 * H」をステータスとして設定するとともに、その受信したコマンドをそのままモードとして設定する。つまり、主制御 MPU 4 1 0 0 a は、払出制御基板 4 1 1 0 からの枠状態 1 コマンド、エラー解除ナビコマンド、及び枠状態 2 コマンドを受信すると、これら受信したコマンドに付加情報である「7 * H」を付加することにより、2 バイト（16 ビット）の記憶容量を有するコマンドに整形する。

【0492】

整形された、枠状態 1 コマンドは、電源復旧時、枠状態の変化時、及びエラー解除ナビ時に送信され、エラー解除ナビコマンドは、エラー解除ナビ時に送信され、枠状態 2 コマンドは、電源復旧時、及び枠状態の変化時に送信される。なお、これら整形された、枠状態 1 コマンド、エラー解除ナビコマンド、及び枠状態 2 コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で送信される。

10

【0493】

[11-2-9. テスト関連]

テスト関連の区分には、図 30 に示すように、テストという名称の各種コマンドから構成されている。このテストコマンドには、ステータスとして「8 * H」、モードとして「** H」（「H」は 16 進数を表す。）が割り振られている（「*」は、特定の 16 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

【0494】

テストコマンドは、周辺制御基板 4 1 4 0 の各種検査を指示するものである（例えば、図 14 に示した、周辺制御部 4 1 5 0、液晶及び音制御部 4 1 6 0、ランプ駆動基板 4 1 7 0、モータ駆動基板 4 1 8 0、及び枠装飾駆動アンプ基板 1 9 4 等の各種基板の検査を行うものである）。

20

【0495】

テストコマンドの送信タイミングとして、主制御基板電源投入時 RAM クリア及び RAM クリア以外の時に送信される。具体的には、パチンコ遊技機 1 の電源投入時、停電又は瞬停から復帰するときであって、払出制御基板 4 1 1 0 の操作スイッチ 8 6 0 a が操作されたときに、後述する主制御側電源投入時処理が実行されて主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理でテストコマンドが送信される。

30

【0496】

[11-2-10. その他]

その他の区分には、図 30 に示すように、始動口入賞、変動短縮作動終了指定、高確率終了指定、特別図柄 1 記憶、特別図柄 2 記憶、普通図柄記憶、特別図柄 1 記憶先読み演出、及び特別図柄 2 記憶先読み演出という名称のコマンドから構成されている。これらの各種コマンドには、ステータスとして「9 * H」、モードとして「** H」（「H」は 16 進数を表す。）が割り振られている（「*」は、特定の 16 進数であることを示し、パチンコ遊技機 1 の仕様内容によって予め定められたものである）。

【0497】

始動口入賞コマンドは、始動口入賞演出開始を指示するものであって、上始動口スイッチ 3 0 2 2 からの検出信号に基づいて上始動口 2 1 0 1 に遊技球が入球した場合における演出の開始と、下始動口スイッチ 2 1 0 9 からの検出信号に基づいて下始動口 2 1 0 2 に遊技球が入球した場合における演出の開始と、をそれぞれ指示するものであり、変動短縮作動終了指定コマンドは、変動短縮作動状態から変動短縮非作動状態への状態移行を指示するものであり、高確率終了指定コマンドは、高確率状態から低確率状態への状態移行を指示するものであり、特別図柄 1 記憶コマンドは、特別図柄 1 保留 0 ~ 4 個（図 8 に示した上始動口 2 1 0 1 に遊技球が入球して機能表示基板 1 1 9 1 の上特別図柄表示器 1 1 8 5 で特別図柄の変動表示に未だ使用されていない球数（保留数））を伝えるものであり、特別図柄 2 記憶コマンドは、特別図柄 2 保留 0 ~ 4 個（図 8 に示した下始動口 2 1 0 2 に

40

50

遊技球が入球して機能表示基板 1 1 9 1 の下特別図柄表示器 1 1 8 6 で特別図柄の変動表示に未だ使用されていない球数（保留数）を伝えるものであり、普通図柄記憶コマンドは、普通図柄 1 保留 0 ～ 4 個（図 8 に示したゲート部 2 3 5 0 を遊技球が通過して機能表示基板 1 1 9 1 の普通図柄表示器 1 1 8 9 で普通図柄の変動表示に未だ使用されていない球数（保留数）を伝えるものであり、特別図柄 1 記憶先読み演出コマンドは、特別図柄 1 保留が機能表示基板 1 1 9 1 の上特別図柄表示器 1 1 8 5 で特別図柄の変動表示に使用される前に、先読みしてその特別図柄 1 保留に基づく上特別図柄表示器 1 1 8 5 による表示結果の予告を報知する先読み演出開始を指示するものであり、特別図柄 2 記憶先読み演出コマンドは、特別図柄 2 保留が機能表示基板 1 1 9 1 の下特別図柄表示器 1 1 8 6 で特別図柄の変動表示に使用される前に、先読みしてその特別図柄 2 保留に基づく下特別図柄表示器 1 1 8 6 による表示結果の予告を報知する先読み演出開始を指示するものである。

【0498】

これらの各種コマンドの送信タイミングとして、始動口入賞コマンドは、始動口入賞時（上始動口スイッチ 3 0 2 2 からの検出信号に基づいて上始動口 2 1 0 1 に遊技球が入球した時や、下始動口スイッチ 2 1 0 9 からの検出信号に基づいて下始動口 2 1 0 2 に遊技球が入球した時）に、図 5 に示した本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び図 2 に示した扉枠 5 に設けたスピーカ 1 3 0 から主に音声でその旨を報知するために送信され、変動短縮作動終了指定コマンドは、規定回数の変動短縮を消化した変動確定後の停止期間終了時（はずれ停止期間経過後）に送信され、高確率終了指定コマンドは、「高確率 N 回」の場合の高確率回数を消化した変動確定後の停止期間終了時（はずれ停止期間経過後）に送信され、特別図柄 1 記憶コマンドは、特別図柄 1 作動保留球数変化時（上始動口 2 1 0 1 に遊技球が入球して機能表示基板 1 1 9 1 の上特別図柄表示器 1 1 8 5 で特別図柄の変動表示に未だ使用されていない保留数がある状態において、さらに上始動口 2 1 0 1 に遊技球が入球して保留数が増加した時や、その保留数から上特別図柄表示器 1 1 8 5 で特別図柄の変動表示に使用してその保留数が減少した時）に送信され、特別図柄 2 記憶コマンドは、特別図柄 2 作動保留球数変化時（下始動口 2 1 0 2 に遊技球が入球して機能表示基板 1 1 9 1 の下特別図柄表示器 1 1 8 6 で特別図柄の変動表示に未だ使用されていない保留数がある状態において、さらに下始動口 2 1 0 2 に遊技球が入球して保留数が増加した時や、その保留数から下特別図柄表示器 1 1 8 6 で特別図柄の変動表示に使用してその保留数が減少した時）に送信され、普通図柄記憶コマンドは、普通図柄 1 作動保留球数変化時（ゲート部 2 3 5 0 を遊技球が通過して機能表示基板 1 1 9 1 の普通図柄表示器 1 1 8 9 で普通図柄の変動表示に未だ使用されていない保留数がある状態において、さらにゲート部 2 3 5 0 を遊技球が通過して保留数が増加した時や、その保留数から普通図柄表示器 1 1 8 9 で普通図柄の変動表示に使用してその保留数が減少した時）に送信され、特別図柄 1 記憶先読み演出コマンドは、特別図柄 1 作動保留球数増加時（上始動口 2 1 0 1 に遊技球が入球して保留数が増加した時）に送信され、特別図柄 2 記憶先読み演出コマンドは、特別図柄 2 作動保留球数増加時（下始動口 2 1 0 2 に遊技球が入球して保留数が増加した時）に送信される。なお、これらの各種コマンドは、実際には主制御側タイマ割り込み処理におけるステップ S 9 2 の周辺制御基板コマンド送信処理で送信される。

【0499】

ところで、始動口入賞コマンドは、上述したように、始動口入賞時（上始動口スイッチ 3 0 2 2 からの検出信号に基づいて上始動口 2 1 0 1 に遊技球が入球した時や、下始動口スイッチ 2 1 0 9 からの検出信号に基づいて下始動口 2 1 0 2 に遊技球が入球した時）に、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から主に音声でその旨を報知するために送信されるが、図 1 4 に示した周辺制御基板 4 1 4 0 が始動口入賞コマンドをどのように利用するかについては、パチンコ遊技機の仕様によって異なる場合もある。例えば、本実施形態におけるパチンコ遊技機 1 では、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から音声で報知するほかに、不正行為の有無を監視するためにも利用する

という仕様のものである。これに対して、他のパチンコ遊技機では、周辺制御基板 4 1 4 0 が始動口入賞コマンドを単に受信するだけで、本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 から音声で報知しない仕様のものもある。

【0500】

[11-3. 主制御基板が受信する払出制御基板からの各種コマンド]

次に、主制御基板 4 1 0 0 が受信する払出制御基板 4 1 1 0 からの各種コマンドについて説明する。

【0501】

払出制御基板 4 1 1 0 からの各種コマンドの区分には、図 3 1 に示すように、枠状態 1、エラー解除ナビ及び枠状態 2 という名称のコマンドから構成されており、枠状態 1、エラー解除ナビ、そして枠状態 2 の順で優先順位が設定されている。

【0502】

枠状態 1 コマンド（エラー発生コマンドに相当）には、球切れ、満タン、50 個以上のストック中、接続異常及び CR 未接続が用意されており、球切れではビット 0（B0、「B」はビットを表す。）に値 1 がセットされ、満タンではビット 1（B1）に値 1 がセットされ、50 個以上のストック中ではビット 2（B2）に値 1 がセットされ、接続異常ではビット 3（B3）に値 1 がセットされ、CR 未接続ではビット 4（B4）に値 1 がセットされる。枠状態 1 コマンドのビット 5（B5）～ビット 7（B7）には、B5 に値 1、B6 に値 0、そして B7 に値 0 がセットされている。

【0503】

エラー解除ナビコマンド（エラー解除コマンドに相当）には、球がみ、計数スイッチエラー及びリトライエラーが用意されており、球がみではビット 2（B2）に値 1 がセットされ、計数スイッチエラーではビット 3（B3）に値 1 がセットされ、リトライエラーではビット 4（B4）に値 1 がセットされる。ここで、「計数スイッチエラー」とは、図 1 2 に示した計数スイッチ 7 5 1 の不具合が生じているか否かを示すものである。「リトライエラー」とは、リトライ動作によるつじつまの合わない遊技球の払い出しが繰り返行われたことを示すものである。エラー解除ナビコマンドのビット（B0）、ビット（B1）、及びビット 5（B5）～ビット 7（B7）には、B0 に値 0、B1 に値 0、B5 に値 0、B6 に値 1、そして B7 に値 0 がセットされている。

【0504】

枠状態 2 コマンドには、球抜き中が用意されており、球抜き中ではビット 0（B0）に値 1 がセットされる。枠状態 2 コマンドのビット 1（B1）～ビット 7（B7）には、B1 に値 0、B2 に値 0、B3 に値 0、B4 に値 0、B5 に値 1、B6 に値 1、そして B7 に値 0 がセットされている。

【0505】

これらの各種コマンドの送信タイミングとして、枠状態 1 コマンドは、電源復旧時、枠状態の変化時、及びエラー解除ナビ時に送信され、エラー解除ナビコマンドは、エラー解除ナビ時に送信され、枠状態 2 コマンドは、電源復旧時、及び枠状態の変化時に送信される。なお、これらの各種コマンドは、実際には後述する払出制御部電源投入時処理の払出制御部メイン処理におけるステップ S 5 5 8 のコマンド送信処理で送信される。

【0506】

[12. 主制御基板の各種制御処理]

次に、パチンコ遊技機 1 の遊技の進行に応じて、図 1 1 に示した主制御基板 4 1 0 0 が行う各種制御処理について、図 3 2～図 3 4 を参照して説明する。図 3 2 は主制御側電源投入時処理の一例を示すフローチャートであり、図 3 3 は図 3 2 の主制御側電源投入時処理のつづきを示すフローチャートであり、図 3 4 は主制御側タイマ割り込み処理の一例を示すフローチャートである。まず、遊技制御に用いられる各種乱数について説明し、続いて初期値更新型のカウンタの動き、主制御側電源投入時処理、主制御側タイマ割り込み処理について説明する。

【0507】

[12-1. 各種乱数]

遊技制御に用いられる各種乱数として、大当り遊技状態を発生させるか否かの決定に用いるための大当り判定用乱数と、この大当り判定用乱数の初期値の決定に用いるための大当り判定用初期値決定用乱数と、大当り遊技状態を発生させないときにリーチ（リーチはずれ）を発生させるか否かの決定に用いるためのリーチ判定用乱数と、図11に示した、上特別図柄表示器1185及び下特別図柄表示器1186で変動表示される特別図柄の変動表示パターンの決定に用いるための変動表示パターン用乱数と、大当り遊技状態を発生させるときに上特別図柄表示器1185及び下特別図柄表示器1186で導出表示される大当り図柄の決定に用いるための大当り図柄用乱数と、この大当り図柄用乱数の初期値の決定に用いるための大当り図柄用初期値決定用乱数、小当り遊技状態を発生させるときに上特別図柄表示器1185及び下特別図柄表示器1186で導出表示される小当り図柄の決定に用いるための小当り図柄用乱数、この小当り図柄用乱数の初期値の決定に用いるための小当り図柄用初期値決定用乱数等が用意されている。またこれらの乱数に加えて、図8に示した可動片2106を開閉動作させるか否かの決定に用いるための普通図柄当り判定用乱数と、この普通図柄当り判定用乱数の初期値の決定に用いるための普通図柄当り判定用初期値決定用乱数と、図11に示した普通図柄表示器1189で変動表示される普通図柄の変動表示パターンの決定に用いるための普通図柄変動表示パターン用乱数等が用意されている。

10

【0508】

20

例えば、大当り判定用乱数を更新するカウンタは、最小値から最大値までに亘る予め定めた固定数値範囲（本実施形態では、最小値として値0～最大値として値32767）内において更新され、この最小値から最大値までに亘る範囲を、後述する主制御側タイマ割り込み処理が行われるごとに値1ずつ加算されることでカウントアップする。このカウンタは、大当り判定用初期値決定用乱数から最大値に向かってカウントアップし、続いて最小値から大当り判定用初期値決定用乱数に向かってカウントアップする。大当り判定用乱数の最小値から最大値までに亘る範囲をカウンタがカウントアップし終わると、大当り判定用初期値決定用乱数は更新される。このようなカウンタの更新方法を「初期値更新型のカウンタ」という。大当り判定用初期値決定用乱数は、大当り判定用乱数を更新するカウンタの固定数値範囲から一の値を抽選する初期値抽選処理を実行して得ることができるようになっている。また、上述した、普通図柄当り判定用乱数、普通図柄当り判定用初期値決定用乱数も上述した大当り判定用乱数の更新方法と同一である。

30

【0509】

なお、本実施形態では、大当り判定用乱数の最小値から最大値までに亘る範囲を、大当り判定用乱数を更新するカウンタがカウントアップし終わると、上述したように、大当り判定用初期値決定用乱数は初期値抽選処理を実行することにより更新されるようになっているが、図12に示した払出制御基板4110の操作スイッチ860aが電源投入時に操作された場合や、後述する、主制御側電源投入時処理において図11に示した主制御MPU4100aの主制御内蔵RAMに記憶されている遊技情報を数値とみなしてその合計を算出して得たチェックサムの値（サム値）が主制御側電源断時処理（電源断時）において記憶されているチェックサムの値（サム値）と一致していない場合など、主制御内蔵RAMの全領域をクリアする場合には、大当り判定用初期値決定用乱数は、図11に示した主制御MPU4100aがその内蔵する不揮発性のRAMからIDコードを取り出し、この取り出したIDコードに基づいて大当り判定用乱数を更新するカウンタの固定数値範囲から常に同一の固定値を導出する初期値導出処理を実行し、この導出した固定値がセットされる仕組みとなっている。つまり、大当り判定用初期値決定用乱数は、初期値導出処理の実行によりIDコードに基づいて導出された同一の固定値が常に上書き更新されるようになっている。このように、大当り判定用初期値決定用乱数にセットされる値は、IDコードを利用して導出されており、主制御MPU4100aを製造したメーカによって主制御MPU4100aに内蔵する不揮発性のRAMにIDコードを記憶させるとIDコードが

40

50

外部装置を用いても書き換えられないという第1のセキュリティ対策と、主制御内蔵RAMの全領域をクリアする場合に初期値導出処理を実行することによってIDコードに基づいて同一の固定値を導出するという第2のセキュリティ対策と、による2段階のセキュリティ対策が講じられることによって解析されるのを防止している。

【0510】

ここで、主制御MPU4100aに内蔵する不揮発性のRAMからIDコードを取り出し、この取り出したIDコードを大当り判定用初期値決定用乱数として用いる利点について説明する。例えば、賞球として払い出される遊技球を不正に獲得しようとする者が何らかの方法で遊技盤4を入手して分解し、主制御MPU4100aに内蔵する不揮発性のRAMに予め記憶されているIDコードを不正に取得し、大当り判定用乱数を更新するカウンタの値と大当り判定値とが一致するタイミングを把握することができたとしても、そのIDコードが個体を識別するためのユニークな符号が付されたものであるため、他の遊技盤4'に備える主制御MPU4100a'に内蔵する不揮発性のRAMに予め記憶されているIDコードとまったく異なるものとなる。つまり他の遊技盤4'においては、大当り判定用乱数を更新するカウンタの値と大当り判定値とが一致するタイミングも、入手した遊技盤4のものとはまったく異なる。換言すると、入手した遊技盤4を分解して解析して得たIDコードは、他の遊技盤4'、つまり他のパチンコ遊技機1'において、まったく役に立たないものであるため、分解して解析した得た所定間隔ごとに瞬停を発生させ、その所定間隔ごとに、図8に示した、上始動口2101や下始動口2102に遊技球を入球させるという始動入賞を狙っても、大当り遊技状態を発生させることができない。

【0511】

[12-2. 初期値更新型のカウンタの動き]

初期値更新型のカウンタは、主制御内蔵RAMの全領域をクリアする場合（RAMクリア時）に主制御MPU4100aがその内蔵する不揮発性のRAMからIDコードを取り出し、この取り出したIDコードに基づいて大当り判定用乱数を更新するカウンタの固定数値範囲から常に同一の固定値を導出する初期値導出処理を実行し、この導出した固定値がセットされる。初期値更新型のカウンタは、1サイクル目として、この固定値から最大値に向かってカウントアップし、続いて最小値から固定値に向かってカウントアップする。大当り判定用乱数の最小値から最大値までに亘る範囲をカウンタがカウントアップし終わると、大当り判定用初期値決定用乱数として大当り判定用乱数を更新するカウンタの固定数値範囲から一の値を抽選する初期値抽選処理を実行し、この抽選で得た値がセットされる。初期値更新型のカウンタは、2サイクル目として、抽選で得た値から最大値に向かってカウントアップし、続いて最小値から抽選で得た値に向かってカウントアップする。大当り判定用乱数の最小値から最大値までに亘る範囲をカウンタがカウントアップし終わると、再び、初期値抽選処理を実行し、この抽選で得た値がセットされ、初期値更新型のカウンタは、3サイクル目として、抽選で得た値から最大値に向かってカウントアップすることとなる。本実施形態では、大当り判定値の範囲（大当り判定範囲）として、低確率では値32668～値32767が設定されており、通常時判定テーブルから読み出されるのに対して、高確率では値31768～値32767が設定されており、確変時判定テーブルから読み出されるようになっている。大当り判定用乱数を更新するカウンタは、本実施形態では、最小値として値0～最大値として値32767までに亘る予め定めた固定数値範囲を更新するようになっている。換言すると、大当り判定値の範囲（大当り判定範囲）は、低確率と高確率とのうち、どちらにおいても、最小値と最大値との中間値（値16384）から最大値側に寄った範囲に設定されている。

【0512】

ここで、大当り判定値の範囲（大当り判定範囲）として、低確率では値10～値209が設定され、高確率では値10～値339が設定されている場合について検討してみると、大当り判定値の範囲（大当り判定範囲）が低確率と高確率とのうち、どちらにおいても、最小値と最大値との中間値（値16384）から最小値側に寄った範囲に設定されることとなる。このような場合には、初期値更新型のカウンタの値が値0となるタイミングか

ら大当り判定値の範囲（大当り判定範囲）のうち最初の値１０となる時期までに亘る期間と、この値１０の次の値１１から最大値（値３２７６７）までに亘る期間と、を比べると、前者の期間の方が後者の期間と比べて上述した初期値抽選処理によって抽選される確率が極めて低い。換言すると、初期値更新型のカウンタの値が値０となるタイミングから大当り判定値の範囲（大当り判定範囲）のうち最後の値（低確率では値２０９、高確率では値３３９）までに亘る範囲と、この最後の値の次の値（低確率では値２１０、高確率では値３４０）から最大値（値３２７６７）となるまでに亘る範囲と、を比べると、前者の範囲の方が後者の範囲と比べて初期値抽選処理によって抽選される確率が極めて低い。そうすると、例えば、何らかの方法によって初期値更新型のカウンタの値が値０となるタイミングを不正に取得して上始動口２１０１や下始動口２１０２に向かって電波を照射することにより遊技球が上始動口２１０１や下始動口２１０２に入球したかのように装う不正行為が行われると、初期値更新型のカウンタの値が大当り判定値の範囲（大当り判定範囲）うち、いずれかの値となる確率が高いと言える。

10

【０５１３】

これに対して、本実施形態のように、大当り判定値の範囲（大当り判定範囲）が低確率と高確率とのうち、どちらにおいても、最小値と最大値との中間値（値１６３８４）から最大値側に寄った範囲に設定されている場合には、初期値更新型のカウンタの値が値０となるタイミングから大当り判定値の範囲（大当り判定範囲）のうち最初の値となる手前の値（低確率では値３２６６７、高確率では値３１７６７）となる時期までに亘る期間と、最初の値（低確率では値３２６６８、高確率では値３１７６８）から最大値（値３２７６７）までに亘る期間と、を比べると、前者の期間の方が後者の期間と比べて上述した初期値抽選処理によって抽選される確率が極めて高い。換言すると、初期値更新型のカウンタの値が値０となるタイミングから大当り判定値の範囲（大当り判定範囲）のうち最初の値の手前の値（低確率では値３２６６７、高確率では値３１７６７）までに亘る範囲と、最初の値（低確率では値３２６６８、高確率では値３１７６８）から最大値（値３２７６７）までに亘る範囲と、を比べると、前者の範囲の方が後者の範囲と比べて初期値抽選処理によって抽選される確率が極めて高い。そうすると、初期値更新型のカウンタは、値０から大当り判定値の範囲（大当り判定範囲）のうち最初の値の手前の値（低確率では値３２６６７、高確率では値３１７６７）までに亘る範囲のうち、いずれかの値が初期値抽選処理により抽選された値となって上述した大当り判定用初期値決定用乱数にセットされることとなるため、この抽選で得た値から最大値に向かってカウントアップし、続いて最小値から抽選で得た値に向かってカウントアップすることとなる。大当り判定用乱数の最小値から最大値までに亘る範囲をカウンタがカウントアップし終えると、再び、初期値抽選処理を実行し、この抽選で得た値がセットされ、初期値更新型のカウンタは、抽選で得た値から最大値に向かってカウントアップすることとなる。

20

30

【０５１４】

つまり、本実施形態のように、大当り判定値の範囲（大当り判定範囲）が低確率と高確率とのうち、どちらにおいても、最小値と最大値との中間値（値１６３８４）から最大値側に寄った範囲に設定されている場合には、初期値更新型のカウンタの値が値０となるタイミングから大当り判定値の範囲（大当り判定範囲）のうち最初の値となる手前の値（低確率では値３２６６７、高確率では値３１７６７）となる時期までに亘る期間が不規則となり、ランダム性に富んだものとなっている。これにより、例えば、何らかの方法によって初期値更新型のカウンタの値が値０となるタイミングを不正に取得して上始動口２１０１や下始動口２１０２に向かって電波を照射することにより遊技球が上始動口２１０１や下始動口２１０２に入球したかのように装う不正行為が行われたとしても、初期値更新型のカウンタの値が大当り判定値の範囲（大当り判定範囲）うち、いずれかの値となる確率が低いと言える。

40

【０５１５】

なお、初期値更新型のカウンタは、最小値から最大値までの範囲を繰り返し更新される。初期値から大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）から２サイク

50

ル目においてカウンタが大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）となるまでに要する時間は時間 T 0 となる。時間 T 0 から 3 サイクル目においてカウンタが大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）となるまでに要する時間は時間 T 1 となり、時間 T 0 に比べて時間 T 1 の方が短くなる。時間 T 1 から 4 サイクル目においてカウンタが大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）となるまでに要する時間は時間 T 2 となり、時間 T 1 に比べて時間 T 2 の方が短くなる。このように、初期値更新型のカウンタでは、更新されるカウンタが大当り判定値の範囲（大当り判定範囲）の最小値（最初の値）となる時間に対してゆらぎを持たせることによって（周期性を排除した状態にすることによって）遊技者に察知されないようになっている。

【0516】

[12-3. 主制御側電源投入時処理]

パチンコ遊技機 1 に電源が投入されると、上述したメイン制御プログラムが、主制御基板 4100 の主制御 MPU 4100a による制御の下、図 32 及び図 33 に示すように、主制御側電源投入時処理を行う。この主制御側電源投入時処理が開始されると、メイン制御プログラムは、主制御 MPU 4100a の制御の下、スタックポインタの設定を行う（ステップ S10）。スタックポインタは、例えば、使用中の記憶素子（レジスタ）の内容を一時記憶するためにスタックに積んだアドレスを示したり、サブルーチンを終了して本ルーチンに復帰するときの本ルーチンの復帰アドレスを一時記憶するためにスタックに積んだアドレスを示したりするものであり、スタックが積まれるごとにスタックポインタが進む。ステップ S10 では、メイン制御プログラムが、スタックポインタに初期アドレスをセットし、この初期アドレスから、レジスタの内容、復帰アドレス等をスタックに積んで行く。そして最後に積まれたスタックから最初に積まれたスタックまで、順に読み出すことによりスタックポインタが初期アドレスに戻る。

【0517】

ステップ S10 に続いて、メイン制御プログラムは、図 20 に示した停電監視回路 4100e に停電クリア信号の出力を開始する（ステップ S11）。この停電監視回路 4100e は、電圧比較回路であるコンパレータ MIC21 と、D タイプフリップフロップ MIC22 と、から構成されている。電圧比較回路であるコンパレータ MIC21 は、+24V とリファレンス電圧との電圧を比較したり、+12V とリファレンス電圧との電圧を比較したりすることで、その比較結果を出力する。この比較結果は、停電又は瞬停が発生していない場合ではその論理が H I となって D タイプフリップフロップ MIC22 のプリセット端子である PR 端子に入力される一方、停電又は瞬停が発生した場合ではその論理が LOW となって D タイプフリップフロップ MIC22 のプリセット端子である PR 端子に入力されるようになっている。ステップ S11 では、この D タイプフリップフロップ MIC22 のクリア端子である CLR 端子に停電クリア信号の出力を開始する。この停電クリア信号は、主制御 MPU 4100a の所定の出力ポートの出力端子からその論理を LOW として、リセット機能付き主制御出力回路 4100ca を介して、D タイプフリップフロップ IC のクリア端子である CLR 端子に入力される。これにより、主制御 MPU 4100a は、D タイプフリップフロップ MIC22 のラッチ状態を解除することができ、ラッチ状態をセットするまでの間、D タイプフリップフロップ MIC22 のプリセット端子である PR 端子に入力された論理を反転して出力端子である 1Q 端子から出力する状態とすることができ、その 1Q 端子からの信号を監視することができる。

【0518】

ステップ S12 に続いて、メイン制御プログラムは、ウェイトタイマ処理 1 を行い（ステップ S12）、停電予告信号が入力されているか否かを判定する（ステップ S14）。電源投入時から所定電圧となるまでの間では電圧がすぐに上がらない。一方、停電又は瞬停（電力の供給が一時停止する現象）となるときでは電圧が下がり、停電予告電圧より小さくなると、停電監視回路 4100e から停電予告として停電予告信号が入力される。電源投入時から所定電圧に上がるまでの間では同様に電圧が停電予告電圧より小さくなると、停電監視回路 4100e から停電予告信号が入力される。そこで、ステップ S12 のウ

10

20

30

40

50

ェイトタイマ処理 1 は、電源投入後、電圧が停電予告電圧より大きくなって安定するまで待つための処理であり、本実施形態では、待ち時間（ウェイトタイマ）として 200 ミリ秒（ms）が設定されている。ステップ S 14 の判定でその停電予告信号が入力されているか否かの判定を行っている。この判定では、停電予告信号として、上述した D タイプフリップフロップ M I C 22 の出力端子である 1 Q 端子から出力されている信号に基づいて行う。

【0519】

ステップ S 14 で電源投入後に電圧が停電予告電圧より大きくなって安定するまで待っても停電予告信号の入力がなかったときには、メイン制御プログラムは、D タイプフリップフロップ M I C 22 のクリア端子である C L R 端子に停電クリア信号の出力を停止する（ステップ S 15）。ここでは、停電クリア信号は、主制御 M P U 4100 a の所定の出力ポートの出力端子からその論理を H I として、リセット機能付き主制御出力回路 4100 c a を介して、D タイプフリップフロップ I C のクリア端子である C L R 端子に入力される。これにより、主制御 M P U 4100 a は、D タイプフリップフロップ M I C 22 をラッチ状態にセットすることができる。D タイプフリップフロップ M I C 22 は、そのプリセット端子である P R 端子に論理が L O W となって入力された状態をラッチすると、出力端子である 1 Q 端子から停電予告信号を出力する。

【0520】

ステップ S 15 に続いて、メイン制御プログラムは、電源投入時から所定時間に亘って主制御内蔵 R A M（遊技記憶部）の初期化を行う R A M クリア処理を実行可能な状態とする（遊技側電源投入時操作制御手段）。具体的には、メイン制御プログラムは、まず、図 12 に示した払出制御基板 4110 の操作スイッチ 860 a が操作されているか否かを判定する（ステップ S 16）。この判定では、メイン制御プログラムが、払出制御基板 4110 の操作スイッチ 860 a が操作されたことに伴う操作信号（検出信号）に基づくエラー解除ナビコマンド（第 1 のエラー解除コマンド）が主制御 M P U 4100 a に入力されているか否かにより行う。メイン制御プログラムは、その操作信号の論理値に基づいて、操作スイッチ 860 a からの操作信号の論理値が H I であるときには R A M クリアを行うことを指示するものではないと判断して操作スイッチ 860 a が操作されていないと判定する一方、操作スイッチ 860 a からの操作信号の論理値が L O W であるときには R A M クリアを行うことを指示するものであると判断して操作スイッチ 860 a が操作されていると判定する。

【0521】

ステップ S 16 において、メイン制御プログラムは、上記操作スイッチ 860 a が操作されているときには、R A M クリア報知フラグ R C L - F L G に値 1 をセットする（ステップ S 18）。一方、メイン制御プログラムは、ステップ S 16 で操作スイッチ 860 a が操作されていないときには、R A M クリア報知フラグ R C L - F L G に値 0 をセットする（ステップ S 20）。即ち、メイン制御プログラムは、電源投入時から所定時間に亘って、主制御 M P U 4100 a に内蔵された R A M（以下、「主制御内蔵 R A M」と記載する。）の初期化を行う R A M クリア処理を実行可能な状態とする（遊技制御側電源投入時操作制御手段）。上述した R A M クリア報知フラグ R C L - F L G は、主制御 M P U 4100 a の主制御内蔵 R A M（遊技記憶部）に記憶されている、確率変動、未払い出し賞球等の遊技に関する遊技情報を消去するか否かを示すフラグであり、遊技情報を消去するとき値 1、遊技情報を消去しないとき値 0 にそれぞれ設定される。なお、ステップ S 18 及びステップ S 20 でセットされた R A M クリア報知フラグ R C L - F L G の値は、主制御 M P U 4100 a の汎用記憶素子（汎用レジスタ）に記憶される。

【0522】

ステップ S 18 又はステップ S 20 に続いて、メイン制御プログラムは、ウェイトタイマ処理 2 を行う（ステップ S 22）。このウェイトタイマ処理 2 では、図 14 に示した、周辺制御基板 4140 の液晶及び音制御部 4160 による遊技盤側液晶表示装置 1900 及び上皿側液晶表示装置 470 の描画制御を行うシステムが起動する（ブートする）まで

10

20

30

40

50

待っている。本実施形態では、ブートするまでの時間（ブートタイマ）として2秒（s）が設定されている。

【0523】

ステップS22に続いて、メイン制御プログラムは、RAMクリア報知フラグRCL-FLGが値0である否かを判定する（ステップS24）。上述したように、RAMクリア報知フラグRCL-FLGは、遊技情報を消去するとき値1、遊技情報を消去しないとき値0にそれぞれ設定される。ステップS24でRAMクリア報知フラグRCL-FLGが値0であるとき、つまり遊技情報を消去しないときには、チェックサムの算出を行う（ステップS26）。このチェックサムは、主制御内蔵RAMに記憶されている遊技情報を数値とみなしてその合計を算出するものである。

10

【0524】

ステップS26に続いて、メイン制御プログラムは、算出したチェックサムの値（サム値）が後述する主制御側電源断時処理（電源断時）において記憶されているチェックサムの値（サム値）と一致しているか否かを判定する（ステップS28）。一致しているときには、このメイン制御プログラムは、バックアップフラグBK-FLGが値1であるか否かを判定する（ステップS30）。このバックアップフラグBK-FLGは、遊技情報、チェックサムの値（サム値）及びバックアップフラグBK-FLGの値等の遊技バックアップ情報を後述する主制御側電源断時処理において主制御内蔵RAMに記憶保持したか否かを示すフラグであり、主制御側電源断時処理を正常に終了したとき値1、主制御側電源断時処理を正常に終了していないとき値0にそれぞれ設定される。

20

【0525】

ステップS30でバックアップフラグBK-FLGが値1であるとき、つまり主制御側電源断時処理を正常に終了したときには、メイン制御プログラムは、復電時として主制御内蔵RAMの作業領域を設定する（ステップS32）。この設定は、バックアップフラグBK-FLGに値0をセットするほか、主制御MPU4100aに内蔵されたROM（以下、「主制御内蔵ROM」と記載する。）から復電時情報を読み出し、この復電時情報を主制御内蔵RAMの作業領域にセットする。なお、「復電」とは、電源を遮断した状態から電源を投入した状態のほかに、停電又は瞬停からその後の電力の復旧した状態、高周波が照射されたことを検出してリセットし、その後に復帰した状態も含める。

【0526】

ステップS32に続いて、メイン制御プログラムは、電源投入時コマンド作成処理を行う（ステップS34）。この電源投入時コマンド作成処理では、遊技バックアップ情報から遊技情報を読み出してこの遊技情報に応じた各種コマンドを主制御内蔵RAMの所定記憶領域に記憶する。

30

【0527】

一方、ステップS24でRAMクリア報知フラグRCL-FLGが値0でない（値1である）とき、つまり遊技情報を消去するときには、或いはステップS28でチェックサムの値（サム値）が一致していないときには、又はステップS30でバックアップフラグBK-FLGが値1でない（値0である）とき、つまり主制御側電源断時処理を正常に終了していないときには、メイン制御プログラムは、主制御内蔵RAMの全領域をクリアする（ステップS36）。即ち、メイン制御プログラムは、上述した操作スイッチ860aの操作に伴う検出信号の入力を契機として遊技制御側RAMクリア処理を実行している（払出制御側電源投入時操作制御手段）。具体的には、メイン制御プログラムは、値0を主制御内蔵RAMに書き込むことよって行う。なお、その代わりに、メイン制御プログラムは、初期値として主制御内蔵ROMから所定値を読み出して、セットしてもよい。また、主制御MPU4100aは、操作スイッチ860aからの操作信号の論理値がRAMクリアを指示するもので遊技情報を消去するとき、サム値が一致していないとき、又は主制御側電源断時処理を正常に終了していないときには、主制御MPU4100aの不揮発性のRAMに予め記憶された固有のIDコードを取り出し、この取り出したIDコードに基づいて大当り判定用乱数を更新するカウンタの固定数値範囲から常に同一の固定値を導出

40

50

する初期値導出処理を行い、この固定値を、上述した大当たり判定用乱数の初期値の決定に用いるための大当たり判定用初期値決定用乱数にセットする。

【0528】

ステップS36に続いて、メイン制御プログラムは、初期設定として主制御内蔵RAMの作業領域を設定する（ステップS38）。この設定は、主制御内蔵ROMから初期情報を読み出してこの初期情報を主制御内蔵RAMの作業領域にセットされることにより実施される。

【0529】

ステップS38に続いて、メイン制御プログラムは、RAMクリア報知及びテストコマンド作成処理を行う（ステップS40）。このRAMクリア報知及びテストコマンド作成処理では、主制御内蔵RAMをクリアして初期設定を行った旨を報知するための図29に示した電源投入に区分される電源投入コマンドを作成するとともに、周辺制御基板4140の各種検査を行うための図30に示したテスト関連に区分されるテストコマンドを作成して、送信情報として主制御内蔵RAMの送信情報記憶領域にそれぞれ記憶する。

【0530】

ステップS34又はステップS40に続いて、メイン制御プログラムは、割り込み初期設定を行う（ステップS42）。この設定は、後述する主制御側タイマ割り込み処理が行われるときの割り込み周期を設定するものである。本実施形態では4msに設定されている。

【0531】

ステップS42に続いて、メイン制御プログラムは、割り込み許可設定を行う（ステップS44）。この設定によりステップS42で設定した割り込み周期、つまり4msごとに主制御側タイマ割り込み処理が繰り返し行われる。

【0532】

ステップS44に続いて、メイン制御プログラムは、電源投入時から所定時間を経過すると、つまり、主制御側メイン処理が開始されると、操作スイッチ860a（操作スイッチ）の操作に伴うエラー解除ナビコマンドの受け取りを契機とした遊技制御側RAMクリア処理の実行を規制することとなる（通常時操作制御手段）。以上のように、メイン制御プログラムは、操作スイッチ860aの操作に伴って入力される検出信号を、タイムシェアリングの概念により、上述のように電源投入時から所定時間に亘ってエラー解除ナビコマンドの入力を契機としてRAMクリア処理を実行させたり（遊技制御側電源投入時操作制御手段）、当該所定時間の経過後は当該エラー解除ナビコマンドの入力があってもRAMクリア処理の実行を規制し（遊技制御側通常時操作制御手段）、発生したエラーに伴うエラー報知を解除するための解除スイッチとして取り扱っている。つまり、本来、払出動作に関して発生したエラーを解除するために使用されるはずであった操作スイッチ860a（エラー解除部）を、電源投入時から所定時間に亘って、その代わりに、遊技記憶部としての主制御内蔵RAM（及び後述する払出記憶部としての払出制御内蔵RAM）の初期化を開始させるためのRAMクリア処理を実行するための操作部として機能させたり、当該所定時間の経過後に、遊技球の払出動作に関して発生したエラーを解除するための操作部として機能させることができるようになっている。

【0533】

次にメイン制御プログラムは、ウォッチドックタイマクリアレジスタWCLに値Aをセットする（ステップS46）。このウォッチドックタイマクリアレジスタWCLに、値A、値Bそして値Cを順にセットすることによりウォッチドックタイマがクリア設定される。

【0534】

ステップS46に続いて、メイン制御プログラムは、停電予告信号が入力されているかを判定する（ステップS48）。上述したように、パチンコ遊技機1の電源を遮断したり、停電又は瞬停したりするときには、電圧が停電予告電圧以下となると、停電予告として停電予告信号が停電監視回路4100eから入力される。ステップS48の判定は、

この停電予告信号に基づいて行う。

【0535】

ステップS48で停電予告信号の入力がないときには、メイン制御プログラムは非当落乱数更新処理を行う（ステップS50）。この非当落乱数更新処理では、上述した、リーチ判定用乱数、変動表示パターン用乱数、大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数等を更新する。このように、非当落乱数更新処理では、当落判定（大当り判定）にかかわらない乱数を更新する。なお、上述した、普通図柄当り判定用乱数、普通図柄当り判定用初期値決定用乱数及び普通図柄変動表示パターン用乱数等もこの非当落乱数更新処理により更新される。

【0536】

ステップS50に続いて、再びステップS46に戻り、メイン制御プログラムは、ウォッチドックタイマクリアレジスタWCLに値Aをセットし、ステップS48で停電予告信号の入力があるか否かを判定し、この停電予告信号の入力がなければ、ステップS50で非当落乱数更新処理を行い、ステップS46～ステップS50を繰り返し行う。なお、このステップS46～ステップS50の処理を「主制御側メイン処理」という。

【0537】

一方、ステップS48で停電予告信号の入力があったときには、メイン制御プログラムは、割り込み禁止設定を行う（ステップS52）。この設定により後述する主制御側タイマ割り込み処理が行われなくなり、主制御内蔵RAMへの書き込みを防ぎ、遊技情報の書き換えを保護している。

【0538】

ステップS52に続いて、メイン制御プログラムは、停電クリア信号を出力開始する（ステップS53）。ここでは、ステップS11において停電クリア信号を出力開始した処理と同一の処理を行う。これにより、メイン制御プログラムは、主制御MPU4100aの制御の下、DタイプフリップフロップMIC22のラッチ状態を解除することができる。

【0539】

ステップS53に続いて、メイン制御プログラムは、図11に示した、始動口ソレノイド2105、アタッカソレノイド2108、上特別図柄表示器1185、下特別図柄表示器1186、上特別図柄記憶表示器1184、下特別図柄記憶表示器1187、普通図柄表示器1189、普通図柄記憶表示器1188、遊技状態表示器1183、ラウンド表示器1190等に出力している駆動信号を停止する（ステップS54）。

【0540】

ステップS54に続いて、メイン制御プログラムは、チェックサムの算出を行ってこの算出した値を記憶する（ステップS56）。このチェックサムは、上述したチェックサムの値（サム値）及びバックアップフラグBK-FLGの値の記憶領域を除く、主制御内蔵RAMの作業領域の遊技情報を数値とみなしてその合計を算出する。

【0541】

ステップS56に続いて、メイン制御プログラムは、バックアップフラグBK-FLGに値1をセットする（ステップS58）。これにより、遊技バックアップ情報の記憶が完了する。

【0542】

ステップS58に続いて、メイン制御プログラムは、ウォッチドックタイマのクリア設定を行う（ステップS60）。このクリア設定は、上述したように、ウォッチドックタイマクリアレジスタWCLに値A、値Bそして値Cを順にセットすることにより行われる。

【0543】

ステップS60に続いて、無限ループに入る。この無限ループでは、ウォッチドックタイマクリアレジスタWCLに値A、値Bそして値Cを順にセットしないためウォッチドックタイマがクリア設定されなくなる。このため、主制御MPU4100aにリセットがかり、その後主制御MPU4100aは、この主制御側電源投入時処理を再び行う。なお

10

20

30

40

50

、ステップ S 5 2 ～ステップ S 6 0 の処理及び無限ループを「主制御側電源断時処理」という。

【0544】

パチンコ遊技機 1（主制御 MPU 4100a）は、停電したとき又は瞬停したときにはリセットがかかり、その後の電力の復旧により主制御側電源投入時処理を行う。

【0545】

なお、ステップ S 2 8 では主制御内蔵 RAM に記憶されている遊技バックアップ情報が正常なものであるか否かを検査し、続いてステップ S 3 0 では主制御側電源断時処理が正常に終了された否かを検査している。このように、主制御内蔵 RAM に記憶されている遊技バックアップ情報を 2 重にチェックすることにより遊技バックアップ情報が不正行為により記憶されたものであるか否かを検査している。

10

【0546】

[12-4. 主制御側タイマ割り込み処理]

次に、主制御側タイマ割り込み処理について説明する。この主制御側タイマ割り込み処理は、図 3 2 及び図 3 3 に示した主制御側電源投入時処理において設定された割り込み周期（本実施形態では、4 ms）ごとに繰り返し行われる。

【0547】

主制御側タイマ割り込み処理が開始されると、主制御基板 4100 では、メイン制御プログラムが、主制御 MPU 4100a の制御の下、図 3 4 に示すように、ウォッチドックタイマクリアレジスタ WCL に値 B をセットする（ステップ S 7 0）。このとき、ウォッチドックタイマクリアレジスタ WCL には、主制御側電源投入時処理（主制御側メイン処理）のステップ S 4 6 においてセットされた値 A に続いて値 B がセットされる。

20

【0548】

ステップ S 7 0 に続いて、メイン制御プログラムは、割り込みフラグのクリアを行う（ステップ S 7 2）。この割り込みフラグがクリアされることにより割り込み周期が初期化され、次の割り込み周期がその初期値から計時される。

【0549】

ステップ S 7 2 に続いて、メイン制御プログラムは、スイッチ入力処理を行う（ステップ S 7 4）。このスイッチ入力処理では、主制御 MPU 4100a の各種入力ポートの入力端子に入力されている各種信号を読み取り、入力情報として主制御内蔵 RAM の入力情報記憶領域に記憶する。具体的には、このメイン制御プログラムは、例えば、図 8 に示した一般入賞口 2104、2201 に入球した遊技球を検出する図 11 に示した一般入賞口スイッチ 3020、3020 からの検出信号、図 8 に示した大入賞口 2103 に入球した遊技球を検出する図 11 に示したカウントスイッチ 2110 からの検出信号、図 8 に示した上始動口 2101 に入球した遊技球を検出する図 11 に示した上始動口スイッチ 3022 からの検出信号、図 8 に示した下始動口 2102 に入球した遊技球を検出する図 11 に示した下始動口スイッチ 2109 からの検出信号、図 8 に示したゲート部 2350 を通過した遊技球を検出する図 11 に示したゲートスイッチ 2352 からの検出信号、図 11 に示した磁石を用いた不正行為を検出する磁気検出スイッチ 3024 からの検出信号や後述する賞球制御処理で送信した賞球コマンドを図 11 に示した払出制御基板 4110 が正常に受信した旨を伝える払出制御基板 4110 からの払主 ACK 信号、をそれぞれ読み取り、入力情報として入力情報記憶領域に記憶する。また、上始動口 2101 に入球した遊技球を検出する上始動口スイッチ 3022 からの検出信号、下始動口 2102 に入球した遊技球を検出する下始動口スイッチ 2109 からの検出信号をそれぞれ読み取ると、これと対応する図 30 に示したその他に区分される始動口入賞コマンドを送信情報として上述した送信情報記憶領域に記憶する。つまり、上始動口スイッチ 3022 からの検出信号があると、これと対応する始動口入賞コマンドが送信情報として送信情報記憶領域に記憶されるし、下始動口スイッチ 2109 からの検出信号があると、これと対応する始動口入賞コマンドが送信情報として送信情報記憶領域に記憶されるようになっている。

30

40

【0550】

50

なお、本実施形態では、一般入賞口 2 1 0 4, 2 2 0 1 に入球した遊技球を検出する一般入賞口スイッチ 3 0 2 0, 3 0 2 0 からの検出信号、大入賞口 2 1 0 3 に入球した遊技球を検出するカウントスイッチ 2 1 1 0 からの検出信号、上始動口 2 1 0 1 に入球した遊技球を検出する上始動口スイッチ 3 0 2 2 からの検出信号、下始動口 2 1 0 2 に入球した遊技球を検出する下始動口スイッチ 2 1 0 9 からの検出信号、及びゲート部 2 3 5 0 を通過した遊技球を検出するゲートスイッチ 2 3 5 2 からの検出信号は、このスイッチ入力処理が開始されると、まず 1 回目としてそれぞれ読み取られ、所定時間（例えば、1 0 μ s）経過した後、2 回目としてそれぞれ再び読み取られる。そして、この 2 回目に読み取られた結果と、1 回目に読み取られた結果と、を比較する。この比較結果のうち、同結果となっているものがあるか否かを判定する。同結果でないものについては、さらに、3 回目として再び読み取られ、この 3 回目に読み取られた結果と、2 回目に読み取られた結果と、を比較する。この比較結果のうち、同結果となっているものがあるか否かを再び判定する。同結果でないものについては、さらに、4 回目として再び読み取られ、この 4 回目に読み取られた結果と、3 回目に読み取られた結果と、を比較する。この比較結果のうち、同結果となっているものがあるか否かを再び判定する。同結果とならないものについては、遊技球の入球がないものとして扱う。

10

【0 5 5 1】

このように、スイッチ入力処理では、メイン制御プログラムが、一般入賞口スイッチ 3 0 2 0, 3 0 2 0、カウントスイッチ 2 1 1 0、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、及びゲートスイッチ 2 3 5 2 からの検出信号を、1 回目～3 回目に亘って比較する 2 度読み取りと、2 回目～4 回目に亘って比較する 2 度読み込みと、による計 2 回の 2 度読み取りを行うことによって、チャタリングやノイズ等の影響による誤検出を回避することができるようになってきているため、一般入賞口スイッチ 3 0 2 0, 3 0 2 0、カウントスイッチ 2 1 1 0、上始動口スイッチ 3 0 2 2、下始動口スイッチ 2 1 0 9、及びゲートスイッチ 2 3 5 2 からの検出信号の信頼性を高めることができる。

20

【0 5 5 2】

ステップ S 7 4 に続いて、メイン制御プログラムは、タイマ減算処理を行う（ステップ S 7 6）。このタイマ減算処理では、例えば、後述する特別図柄及び特別電動役物制御処理で決定される変動表示パターンに従って上特別図柄表示器 1 1 8 5 及び下特別図柄表示器 1 1 8 6 が点灯する時間、後述する普通図柄及び普通電動役物制御処理で決定される普通図柄変動表示パターンに従って普通図柄表示器 1 1 8 9 が点灯する時間のほかに、主制御基板 4 1 0 0（主制御 M P U 4 1 0 0 a）が送信した各種コマンドを払出制御基板 4 1 1 0 が正常に受信した旨を伝える払主 A C K 信号が入力されているか否かを判定する際にその判定条件として設定されている A C K 信号入力判定時間等の時間管理を行う。具体的には、変動表示パターン又は普通図柄変動表示パターンの変動時間が 5 秒間であるときには、タイマ割り込み周期が 4 m s に設定されているので、このタイマ減算処理を行うごとに変動時間を 4 m s ずつ減算し、その減算結果が値 0 になることで変動表示パターン又は普通図柄変動表示パターンの変動時間を正確に計っている。

30

【0 5 5 3】

本実施形態では、A C K 信号入力判定時間が 1 0 0 m s に設定されている。このタイマ減算処理を行うごとに A C K 信号入力判定時間が 4 m s ずつ減算し、その減算結果が値 0 になることで A C K 信号入力判定時間を正確に計っている。なお、これらの各種時間及び A C K 信号入力判定時間は、時間管理情報として主制御内蔵 R A M の時間管理情報記憶領域に記憶される。

40

【0 5 5 4】

ステップ S 7 6 に続いて、メイン制御プログラムは、当落乱数更新処理を行う（ステップ S 7 8）。この当落乱数更新処理では、上述した、大当たり判定用乱数、大当たり図柄用乱数、及び小当たり図柄用乱数を更新する。またこれらの乱数に加えて、図 3 3 に示した主制御側電源投入時処理（主制御側メイン処理）におけるステップ S 5 0 の非当落乱数更新処理で更新される、大当たり図柄用初期値決定用乱数、及び小当たり図柄用初期値決定用乱数も

50

更新する。これらの大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数は、主制御側メイン処理及びこの主制御側タイマ割り込み処理においてそれぞれ更新されることでランダム性をより高めている。これに対して、大当り判定用乱数、大当り図柄用乱数、及び小当り図柄用乱数は、当落判定（大当り判定）にかかわる乱数であるためこの当落乱数更新処理が行われるごとにのみ、それぞれのカウンタがカウントアップする。

【0555】

例えば、大当り判定用乱数を更新するカウンタは、上述したように、初期値更新型のカウンタであり、最小値から最大値までに亘る予め定めた固定数値範囲（本実施形態では、最小値として値0～最大値として値32767）内において更新され、この最小値から最大値までに亘る範囲を、この主制御側タイマ割り込み処理が行われるごとに値1ずつ加算されることでカウントアップする。大当り判定用初期値決定用乱数から最大値（値32767）に向かってカウントアップし、続いて最小値（値0）から大当り判定用初期値決定用乱数に向かってカウントアップする。大当り判定用乱数の最小値から最大値までに亘る範囲を、大当り判定用乱数を更新するカウンタがカウントアップし終わると、この当落乱数更新処理により大当り判定用初期値決定用乱数は更新される。大当り判定用初期値決定用乱数は、大当り判定用乱数を更新するカウンタの固定数値範囲から一の値を抽選する初期値抽選処理を実行して得ることができるようになっている。なお、上述した、普通図柄当り判定用乱数、普通図柄当り判定用初期値決定用乱数もこの当落乱数更新処理により更新される。普通図柄当り判定用乱数等は、上述した大当り判定用乱数の更新方法と同一であり、その説明を省略する。

【0556】

本実施形態では、大当り判定用初期値決定用乱数、大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数を、図33に示した主制御側電源投入時処理（主制御側メイン処理）におけるステップS50の非当落乱数更新処理、及び本ルーチンである主制御側タイマ割り込み処理におけるステップS78の当落乱数更新処理でそれぞれ更新しているが、割り込みタイマが発生するごとに本ルーチンの処理時間にムラが生じて次の割り込みタイマが発生するまでの残り時間内において主制御側メイン処理を繰り返し実行することによりステップS50の非当落乱数更新処理の実行回数がランダムとなる場合には、大当り判定用初期値決定用乱数、大当り図柄用初期値決定用乱数、及び小当り図柄用初期値決定用乱数をステップS50の非当落乱数更新処理においてのみ更新する仕組みとしてもよい。

【0557】

ステップS78に続いて、メイン制御プログラムは、賞球制御処理を行う（ステップS80）。この賞球制御処理では、上述した入力情報記憶領域から入力情報を読み出してこの入力情報に基づいて遊技球を払い出すための図28に示した賞球コマンドを作成したり、主制御基板4100と払出制御基板4110との基板間の接続状態を確認するための図28に示したセルフチェックコマンドを作成したりする。そして作成した賞球コマンドやセルフチェックコマンドを主払シリアルデータとして払出制御基板4110に送信する。例えば、図8に示した大入賞口2103に遊技球が1球、入球すると、賞球として15球を払い出す賞球コマンドを作成して払出制御基板4110に送信したり、この賞球コマンドを払出制御基板4110が正常に受信完了した旨を伝える払主ACK信号が所定時間内に入力されないときには主制御基板4100と払出制御基板4110との基板間の接続状態を確認するセルフチェックコマンドを作成して払出制御基板4110に送信したりする。

【0558】

ステップS80に続いて、メイン制御プログラムは、枠コマンド受信処理を行う（ステップS82）。払出制御基板4110では、払出制御プログラムが、図31に示した状態表示に区分される1バイト（8ビット）の各種コマンド（例えば、枠状態1コマンド、エラー解除ナビコマンド、及び枠状態2コマンド）を送信する。一方、後述するように払出制御プログラムは、払出動作にエラーが発生した場合にエラー発生コマンドを出力したり

、操作スイッチ８６０aの検出信号に基づいてエラー解除ナビコマンドを出力する。上述した枠コマンド受信処理では、メイン制御プログラムが、この各種コマンドを払主シリアルデータとして正常に受信すると、その旨を払出制御基板４１１０に伝える情報を、出力情報として主制御内蔵ＲＡＭの出力情報記憶領域に記憶する。また、メイン制御プログラムは、その正常に払主シリアルデータとして受信したコマンドを２バイト（１６ビット）のコマンドに整形し（図３０の状態表示に区分される各種コマンド（枠状態１コマンド、エラー解除ナビコマンド、及び枠状態２コマンド））、送信情報として上述した送信情報記憶領域に記憶する。なお、ここでいう枠状態１コマンドは第１のエラー発生コマンドに相当するとともに、エラー解除ナビコマンドは第１のエラー解除コマンドに相当する。

【０５５９】

ステップＳ８２に続いて、メイン制御プログラムは、不正行為検出処理を行う（ステップＳ８４）。この不正行為検出処理では、賞球に関する異常状態を確認する。例えば、上述した入力情報記憶領域から入力情報を読み出し、大当り遊技状態でない場合にカウントスイッチ２１１０からの検出信号が入力されているとき（大入賞口２１０３に遊技球が入球するとき）等には、異常状態として図３０に示した報知表示に区分される入賞異常表示コマンドを作成し、送信情報として上述した送信情報記憶領域に記憶する。

【０５６０】

ステップＳ８４に続いて、メイン制御プログラムは、特別図柄及び特別電動役物制御処理を行う（ステップＳ８６）。この特別図柄及び特別電動役物制御処理では、上述した大当り判定用乱数を更新するカウンタの値を取り出して主制御内蔵ＲＯＭに予め記憶されている大当り判定値と一致するか否かを判定（大当り遊技状態を発生させるか否かを判定（「特別抽選」という。））したり、大当り図柄用乱数を更新するカウンタの値を取り出して主制御内蔵ＲＯＭに予め記憶されている確変当り判定値と一致するか否かを判定（確率変動を発生させるか否かの判定）したりする。ここで、「確率変動」とは、大当りする確率が通常時（低確率）にくらべて高く設定された高確率（確変時）に変化することである。本実施形態では、上述した大当り判定値の範囲（大当り判定範囲）として、低確率では値３２６６８～値３２７６７が設定されており、通常時判定テーブルから読み出されるのに対して、高確率では値３１７６８～値３２７６７が設定されており、確変時判定テーブルから読み出される。このように、ステップＳ８６の特別図柄及び特別電動役物制御処理では、大当り判定用乱数を更新するカウンタの値と、主制御内蔵ＲＯＭに予め記憶されている大当り判定値と、が一致するか否かを判定するときには、大当り判定用乱数を更新するカウンタの値が大当り判定範囲に含まれているか否かにより行う。

【０５６１】

これらの判定結果が上始動口スイッチ３０２２によるものである場合には図２９に示した特図１同調演出関連の各種コマンドを作成する一方、その抽選結果が下始動口スイッチ２１０９によるものである場合には図２９に示した特図２同調演出関連の各種コマンドを作成し、送信情報として送信情報記憶領域に記憶するとともに、その決定した特別図柄の変動表示パターンに従って上特別図柄表示器１１８５又は下特別図柄表示器１１８６を点灯させるよう上特別図柄表示器１１８５又は下特別図柄表示器１１８６への点灯信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する。また、発生させる遊技状態に応じて、例えば大当り遊技状態となるときには、図２９に示した大当り関連に区分される各種コマンド（大当りオープニングコマンド、大入賞口１開放Ｎ回目表示コマンド、大入賞口１閉鎖表示コマンド、大入賞口１カウント表示コマンド、大当りエンディングコマンド、及び大当り図柄表示コマンド）を作成し、送信情報として送信情報記憶領域に記憶したり、図８に示した開閉部材２１０７を開閉動作させるようアタッカソレノイド２１０８への駆動信号の出力を設定し、出力情報として出力情報記憶領域に記憶したり、大入賞口２１０３が閉鎖状態から開放状態となる回数（ラウンド）が２回であるときには、図１０に示したラウンド表示器１１９０の２ラウンド表示ランプ１１９０aを点灯させるよう２ラウンド表示ランプ１１９０aへの点灯信号の出力を設定し、出力情報として出力情報記憶領域に記憶したり、ラウンドが１５回であるときには、８９に示したラウ

10

20

30

40

50

ンド表示器 1 1 9 0 の 1 5 ラウンド表示ランプ 1 1 9 0 b を点灯させるよう 1 5 ラウンド表示ランプ 1 1 9 0 b への点灯信号の出力を設定し、出力情報として出力情報記憶領域に記憶したり、確率変動の発生の有無を所定の色で点灯させるよう遊技状態表示器 1 1 8 3 への点灯信号の出力を設定し、出力情報として出力情報記憶領域に記憶したりする。

【0562】

ステップ S 8 6 に続いて、メイン制御プログラムは、普通図柄及び普通電動役物制御処理を行う（ステップ S 8 8）。この普通図柄及び普通電動役物制御処理では、上述した入力情報記憶領域から入力情報を読み出してこの入力情報に基づいてゲート入賞処理を行う。このゲート入賞処理では、入力情報からゲートスイッチ 2 3 5 2 からの検出信号が入力端子に入力されていたか否かを判定する。この判定結果に基づいて、検出信号が入力端子に入力されていたときには、上述した普通図柄当り判定用乱数を更新するカウンタの値等を抽出してゲート情報として主制御内蔵 R A M のゲート情報記憶領域に記憶する。

10

【0563】

このゲート情報記憶領域には、第 0 区画～第 3 区画（4 つの区画）が設けられており、第 0 区画、第 1 区画、第 2 区画、そして第 3 区画の順にゲート情報が格納されるようになっている。例えばゲート情報がゲート情報記憶の第 0 区画～第 2 区画に格納されている場合、ゲートスイッチ 2 3 5 2 からの検出信号が入力端子に入力されていたときにはゲート情報をゲート情報記憶の第 3 区画に格納する。

【0564】

ゲート情報はゲート情報記憶の第 0 区画に格納されているものが主制御内蔵 R A M の作業領域にセットされる。このゲート情報がセットされると、ゲート情報記憶の第 1 区画のゲート情報がゲート情報記憶の第 0 区画に、ゲート情報記憶の第 2 区画のゲート情報がゲート情報記憶の第 1 区画に、ゲート情報記憶の第 3 区画のゲート情報がゲート情報記憶の第 2 区画に、それぞれシフトされてゲート情報記憶の第 3 区画が空き領域となる。例えば、ゲート情報記憶の第 1 区画～第 2 区画にゲート情報が記憶されている場合には、ゲート情報記憶の第 1 区画のゲート情報がゲート情報記憶の第 0 区画に、ゲート情報記憶の第 2 区画のゲート情報がゲート情報記憶の第 1 区画にそれぞれシフトされてゲート情報記憶の第 2 区画及びゲート情報記憶の第 3 区画が空き領域となる。ここで、ゲート情報記憶の第 1 区画～第 3 区画にゲート情報が格納されていると、格納されたゲート情報の総数を保留球として普通図柄記憶表示器 1 1 8 8 を点灯させるよう、上述したゲート情報に基づいて普通図柄記憶表示器 1 1 8 8 の点灯信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する。

20

30

【0565】

ゲート入賞処理に続いて、主制御内蔵 R A M の作業領域にセットされたゲート情報を読み出し、この読み出したゲート情報から普通図柄当り判定用乱数の値を取り出して主制御内蔵 R O M に予め記憶されている普通図柄当り判定値と一致するか否かを判定する（「普通抽選」という）。この判定結果（普通抽選による抽選結果）により可動片 2 1 0 6 を開閉動作させるか否かが決定する。この決定で開閉動作をさせる場合には、一對の可動片 2 1 0 6 が左右方向へ拡開した状態となることで下始動口 2 1 0 2 へ遊技球が受入可能となる遊技状態となって遊技者に有利な遊技状態なる。この決定と対応する普通図柄の変動表示パターンを上述した普通図柄変動表示パターン用乱数に基づいて決定し、図 2 9 に示した普図同調演出関連に区分される各種コマンドを作成し、送信情報として上述した送信情報記憶領域に記憶するとともに、その決定した普通図柄の変動表示パターンに従って普通図柄表示器 1 1 8 9 を点灯させるよう普通図柄表示器 1 1 8 9 への点灯信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する。また、例えばその取り出した普通図柄当り判定用乱数の値が主制御内蔵 R O M に予め記憶されている普通図柄当り判定値と一致しているときには、図 2 9 に示した普通電役演出関連の各種コマンドを作成し、送信情報として送信情報記憶領域に記憶するとともに、可動片 2 1 0 6 を開閉動作させるよう始動口ソレノイド 2 1 0 5 への駆動信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する一方、その取り出した普通図柄当り判定用乱数の値が主制御内

40

50

蔵 R O M に予め記憶されている普通図柄当り判定値と一致していないときには、上述した普通図柄変動表示パターン用乱数に基づいて普通図柄変動表示パターンを決定し、図 2 9 に示した普図同調演出関連に区分される各種コマンドを作成し、送信情報として上述した送信情報記憶領域に記憶するとともに、その決定した普通図柄変動表示パターンに従って普通図柄表示器 1 1 8 9 を点灯させるよう普通図柄表示器 1 1 8 9 への点灯信号の出力を設定し、出力情報として上述した出力情報記憶領域に記憶する。

【0566】

ステップ S 8 8 に続いて、メイン制御プログラムは、ポート出力処理を行う（ステップ S 9 0）。このポート出力処理では、主制御 M P U 4 1 0 0 a の各種出力ポートの出力端子から、上述した出力情報記憶領域から出力情報を読み出してこの出力情報に基づいて各種信号を出力する。このメイン制御プログラムは、例えば、出力情報に基づいて主制御 M P U 4 1 0 0 a の所定の出力ポートの出力端子から、払出制御基板 4 1 1 0 からの各種コマンドを正常に受信完了したときには主払 A C K 信号を払出制御基板 4 1 1 0 に出力したり、大当り遊技状態であるときには大入賞口 2 1 0 3 の開閉部材 2 1 0 7 の開閉動作を行うアタッカソレノイド 2 1 0 8 に駆動信号を出力したり、可動片 2 1 0 6 の開閉動作を行う始動口ソレノイド 2 1 0 5 に駆動信号を出力したりするほかに、15 ラウンド大当り情報出力信号、2 ラウンド大当り情報出力信号、確率変動中情報出力信号、特別図柄表示情報出力信号、普通図柄表示情報出力信号、時短中情報出力情報、始動口入賞情報出力信号等の遊技に関する各種情報（遊技情報）信号を払出制御基板 4 1 1 0 に出力したりする。

【0567】

ステップ S 9 0 に続いて、メイン制御プログラムは、周辺制御基板コマンド送信処理を行う（ステップ S 9 2）。この周辺制御基板コマンド送信処理では、このメイン制御プログラムが、上述した送信情報記憶領域から送信情報を読み出してこの送信情報を主周シリアルデータとして周辺制御基板 4 1 4 0 に送信する。この送信情報には、本ルーチンである主制御側タイマ割り込み処理で作成した、図 2 9 に示した、特図 1 同調演出関連に区分される各種コマンド、特図 2 同調演出関連に区分される各種コマンド、大当り関連に区分される各種コマンド（例えば、大入賞口 2 1 0 3（図 8 参照）に入球した遊技球を検出した際にカウントスイッチ 2 1 1 0（図 1 1 参照）からの検出信号に基づ大入賞口カウントコマンドに相当する大入賞口 1 カウント表示コマンド）、電源投入に区分される各種コマンド、普図同調演出関連に区分される各種コマンド、普通電役演出関連に区分される各種コマンド、図 3 0 に示した、報知表示に区分される各種コマンド（扉開放コマンド、扉枠閉鎖コマンド、本体枠開放コマンド、本体枠閉鎖コマンドなど）、状態表示に区分される各種コマンド（枠状態 1 コマンド、エラー解除ナビコマンド及び枠状態 2 コマンド）、テスト関連に区分される各種コマンド及びその他に区分される各種コマンドが記憶されている。主周シリアルデータは、1 パケットが 3 バイトに構成されている。具体的には、主周シリアルデータは、1 バイト（8 ビット）の記憶容量を有するコマンドの種類を示すステータスと、1 バイト（8 ビット）の記憶容量を有する演出のバリエーションを示すモードと、ステータス及びモードを数値とみなしてその合計を算出したサム値と、から構成されており、このサム値は、送信時に作成されている。

【0568】

この周辺制御基板コマンド送信処理では、メイン制御プログラムが、R X A 端子の受信ポートによって払出制御基板 4 1 1 0 から枠状態 1 コマンド（第 1 のエラー発生コマンド）を受信した場合、周辺制御基板 4 1 4 0（演出制御部）に対して枠状態 1 コマンド（第 2 のエラー発生コマンド）を送信する（エラーコマンド送出手段）。この場合、メイン制御プログラムは、払出制御基板 4 1 1 0 から受け取った図 3 1 に示す形態である枠状態 1 コマンドを、図 3 0 に示す形態の枠状態 1 コマンドとして周辺制御基板 4 1 4 0 に転送している。

【0569】

またその一方、この周辺制御基板コマンド送信処理では、メイン制御プログラムが、R X A 端子の受信ポートによって払出制御基板 4 1 1 0 からエラー解除ナビコマンド（第 1

10

20

30

40

50

のエラー解除コマンド)を受信した場合、周辺制御基板4140に対してエラー解除ナビコマンド(第2のエラー解除コマンド)を送信する(エラーコマンド送出手段)。この場合、メイン制御プログラムは、払出制御基板4110から受け取った図31に示す形態であるエラー解除ナビコマンドを、図30に示す形態のエラー解除ナビコマンドとして周辺制御基板4140に転送している。

【0570】

またさらに、この周辺制御基板コマンド送信処理では、メイン制御プログラムが、R X A端子の受信ポートによって払出制御基板4110から本体枠開放コマンド(第1の本体枠開放コマンド)を受信した場合、周辺制御基板4140(演出制御部)に対して本体枠開放コマンド(第2の本体枠開放コマンド)を送信する(本体枠コマンド送出手段、第2の本体枠送出手段)。この場合、メイン制御プログラムは、払出制御基板4110から受け取った図31に示す形態である本体枠開放コマンドを、図30に示す形態である本体枠開放コマンドとして周辺制御基板4140に転送している。一方、この周辺制御基板コマンド送信処理では、メイン制御プログラムが、R X A端子の受信ポートによって払出制御基板4110から本体枠閉鎖コマンド(第1の本体枠閉鎖コマンド)を受信した場合、周辺制御基板4140(演出制御部)に対して本体枠閉鎖コマンド(第2の本体枠閉鎖コマンド)を送信する(本体枠コマンド送出手段、第2の本体枠コマンド送出手段)。この場合、メイン制御プログラムは、払出制御基板4110から受け取った図31に示す形態である本体枠閉鎖コマンドを、図30に示す形態である本体枠閉鎖コマンドとして周辺制御基板4140に転送している。

【0571】

また、この周辺制御基板コマンド送信処理では、メイン制御プログラムが、R X A端子の受信ポートによって払出制御基板4110から扉開放コマンド(第1の扉開放コマンド)を受信した場合、周辺制御基板4140(演出制御部)に対して扉開放コマンド(第2の扉枠開放コマンド)を送信する(扉枠コマンド送出手段、第2の扉枠コマンド送出手段)。この場合、メイン制御プログラムは、払出制御基板4110から受け取った図31に示す形態である扉枠閉鎖コマンドを、図30に示す形態である扉閉鎖コマンドとして周辺制御基板4140に転送している。一方、この周辺制御基板コマンド送信処理では、メイン制御プログラムが、R X A端子の受信ポートによって払出制御基板4110から扉閉鎖コマンド(第1の扉閉鎖コマンド)を受信した場合、周辺制御基板4140(演出制御部)に対して扉閉鎖コマンド(第2の扉閉鎖コマンド)を送信する(扉枠コマンド送出手段、第2の扉枠コマンド送出手段)。この場合、メイン制御プログラムは、払出制御基板4110から受け取った図31に示す形態である扉閉鎖コマンドを、図30に示す形態である扉閉鎖コマンドとして周辺制御基板4140に転送している。

【0572】

ステップS92に続いて、メイン制御プログラムは、ウォッチドックタイマクリアレジスタWCLに値Cをセットする(ステップS94)。ステップS94でウォッチドックタイマクリアレジスタWCLに値Cがセットされることにより、ウォッチドックタイマクリアレジスタWCLには、ステップS70においてセットされた値Bに続いて値Cがセットされる。これにより、ウォッチドックタイマクリアレジスタWCLには、値A、値Bそして値Cが順にセットされ、ウォッチドックタイマがクリア設定される。

【0573】

ステップS94に続いて、メイン制御プログラムは、レジスタの切替(復帰)を行い(ステップS96)、このルーチンを終了する。ここで、本ルーチンである主制御側タイマ割り込み処理が開始されると、主制御MPU4100aは、ハード的に汎用レジスタの内容をスタックに積んで退避する。これにより、主制御側メイン処理で使用していた汎用レジスタの内容の破壊を防いでいる。ステップS96では、スタックに積んで退避した内容を読み出し、もとのレジスタに書き込む。なお、主制御MPU4100aは、ステップS96による復帰の後に割り込み許可の設定を行う。

【0574】

[1 3 . 払出制御基板の各種制御処理]

次に、図 1 2 に示した払出制御基板 4 1 1 0 が行う各種制御処理について、図 3 5 ～図 5 1 を参照して説明する。図 3 5 は払出制御部電源投入時処理の一例を示すフローチャートであり、図 3 6 は図 3 5 の払出制御部電源投入時処理のつづきを示すフローチャートであり、図 3 7 は図 3 6 に続いて払出制御部電源投入時処理のつづきを示すフローチャートであり、図 3 8 は払出制御部タイマ割り込み処理の一例を示すフローチャートであり、図 3 9 は回転角スイッチ履歴作成処理の一例を示すフローチャートであり、図 4 0 はスプロケット定位置判定スキップ処理の一例を示すフローチャートであり、図 4 1 は球がみ判定処理の一例を示すフローチャートであり、図 4 2 は賞球用賞球ストック数加算処理の一例を示すフローチャートであり、図 4 3 は貸球用賞球ストック数加算処理の一例を示すフローチャートであり、図 4 4 はストック監視処理の一例を示すフローチャートであり、図 4 5 は払出球がみ動作判定設定処理の一例を示すフローチャートであり、図 4 6 は払出設定処理の一例を示すフローチャートであり、図 4 7 は球がみ動作設定処理の一例を示すフローチャートであり、図 4 8 はリトライ動作監視処理の一例を示すフローチャートであり、図 4 9 は不整合カウンタリセット判定処理の一例を示すフローチャートであり、図 5 0 はエラー解除操作判定処理の一例を示すフローチャートであり、図 5 1 は球貸しによる払出動作時の信号処理（ア）、C R ユニットからの入力信号確認処理（イ）を示すタイミングチャートである。

10

【 0 5 7 5 】

まず、払出制御部電源投入時処理について説明し、続いて払出制御部タイマ割り込み処理、球抜きスイッチ操作判定処理、回転角スイッチ履歴作成処理、スプロケット定位置判定スキップ処理、球がみ判定処理、賞球用賞球ストック数加算処理、貸球用賞球ストック数加算処理、ストック監視処理、払出球がみ動作判定設定処理、払出設定処理、球がみ動作設定処理、リトライ動作監視処理、不整合カウンタリセット判定処理、エラー解除操作判定処理について説明する。なお、球抜きスイッチ操作判定処理、回転角スイッチ履歴作成処理、スプロケット定位置判定スキップ処理、球がみ判定処理、賞球用賞球ストック数加算処理、貸球用賞球ストック数加算処理、ストック監視処理、払出球がみ動作判定設定処理、リトライ動作監視処理、不整合カウンタリセット判定処理、エラー解除操作判定処理は、後述する払出制御部電源投入時処理におけるステップ S 5 6 2 の主要動作設定処理の一処理として行われ、回転角スイッチ履歴作成処理、スプロケット定位置判定スキップ処理、球がみ判定処理、リトライ動作監視処理、不整合カウンタリセット判定処理、エラー解除操作判定処理、賞球用賞球ストック数加算処理、貸球用賞球ストック数加算処理、ストック監視処理、そして払出球がみ動作判定設定処理の順番で優先順位が設定されている。

20

30

【 0 5 7 6 】

[1 3 - 1 . 払出制御部電源投入時処理]

パチンコ遊技機 1 に電源が投入されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 では、払出制御プログラムが、払出制御 M P U 4 1 2 0 a の制御の下、図 3 5 ～図 3 7 に示すように、払出制御部電源投入時処理を行う。この払出制御部電源投入時処理が開始されると、払出制御プログラムは、払出制御 M P U 4 1 2 0 a は、割り込みモードの設定を行う（ステップ S 5 0 0）。この割り込みモードは、払出制御 M P U 4 1 2 0 a の割り込みの優先順位を設定するものである。本実施形態では、後述する払出制御部タイマ割り込み処理が優先順位として最も高く設定されており、この払出制御部タイマ割り込み処理の割り込みが発生すると、優先的にその処理を行う。

40

【 0 5 7 7 】

ステップ S 5 0 0 に続いて、払出制御プログラムは、入出力設定（I / O の入出力設定）を行う（ステップ S 5 0 2）。この I / O の入出力設定では、払出制御 M P U 4 1 2 0 a の各種入力ポート及び各種出力ポートの設定等を行う。

【 0 5 7 8 】

ステップ S 5 0 2 に続いて、払出制御プログラムは、ウェイトタイマ処理 1 を行い（ス

50

テップ S 5 0 6)、停電予告信号が入力されているか否かを判定する(ステップ S 5 0 8)。電源投入時から所定電圧となるまでの間では電圧がすぐに上がらない。一方、停電又は瞬停(電力の供給が一時停止する現象)となるときには電圧が下がり、停電予告電圧より小さくなると、図 1 1 に示した主制御基板 4 1 0 0 の停電監視回路 4 1 0 0 e から停電予告として停電予告信号(払出停電予告信号)が入力される。電源投入時から所定電圧に上がるまでの間では同様に電圧が停電予告電圧より小さくなると主制御基板 4 1 0 0 の停電監視回路 4 1 0 0 e から停電予告信号(払出停電予告信号)が入力される。そこで、ステップ S 5 0 6 のウェイトタイム処理 1 は、電源投入後、電圧が停電予告電圧より大きくなって安定するまで待つための処理であり、本実施形態では、待ち時間(ウェイトタイム)として 2 0 0 ミリ秒(m s)が設定されている。ステップ S 5 0 8 の判定では、主制御基板 4 1 0 0 の停電監視回路 4 1 0 0 e からの停電予告信号(払出停電予告信号)に基づいて行う。

10

【0579】

ステップ S 5 0 8 に続いて、払出制御プログラムは、操作スイッチ 8 6 0 a が操作されているか否かを判定する(ステップ S 5 1 2)。この判定は、操作スイッチ 8 6 0 a からの操作信号の論理値に基づいて、操作スイッチ 8 6 0 a からの操作信号の論理値が H I であるときには R A M クリアを行うことを指示するものではないと判断して操作スイッチ 8 6 0 a が操作されていないと判定する一方、操作スイッチ 8 6 0 a からの操作信号の論理値が L O W であるときには R A M クリアを行うことを指示するものであると判断して操作スイッチ 8 6 0 a が操作されていると判定する。

20

【0580】

ステップ S 5 1 2 で操作スイッチ 8 6 0 a が操作されているときには、払出制御プログラムは、払出 R A M クリア報知フラグ H R C L - F L G に値 1 をセットする(ステップ S 5 1 4)。即ち、払出制御プログラムは、電源投入時から所定時間に亘って、払出制御 M P U 4 1 2 0 a に内蔵された R A M (以下、「払出制御内蔵 R A M」と記載する。)の初期化を行う R A M クリア処理を実行可能な状態とする(払出制御側電源投入時操作制御手段)。一方、ステップ S 5 1 2 で操作スイッチ 8 6 0 a が操作されていないときには、払出制御プログラムは、払出 R A M クリア報知フラグ H R C L - F L G に値 0 をセットする(ステップ S 5 1 6)。この払出 R A M クリア報知フラグ H R C L - F L G は、払出制御 M P U 4 1 2 0 a の払出制御内蔵 R A M (払出記憶部)に記憶されている、例えば、各種フラグ、各種情報記憶領域に記憶されている各種情報等(例えば、賞球情報記憶領域に記憶されている、賞球ストック数 P B S、実球計数 P B、駆動指令数 D R V、不整合カウンタ I N C C 等や、C R 通信情報記憶領域に記憶されている、P R D Y 信号の論理の状態が設定されている P R D Y 信号出力設定情報等)の払い出しに関する払出情報を消去するかどうかを示すフラグであり、払出情報を消去するとき値 1、払出情報を消去しないとき値 0 にそれぞれ設定される。なお、ステップ S 5 1 4 及びステップ S 5 1 6 でセットされた払出 R A M クリア報知フラグ H R C L - F L G は、払出制御 M P U 4 1 2 0 a の汎用記憶素子(汎用レジスタ)に記憶される。

30

【0581】

ステップ S 5 1 4 又はステップ S 5 1 6 に続いて、払出制御プログラムは、払出制御内蔵 R A M へのアクセスを許可する設定を行う(ステップ S 5 1 8)。この設定により払出制御内蔵 R A M へのアクセスができ、例えば払出情報の書き込み(記憶)又は読み出しを行うことができる。

40

【0582】

ステップ S 5 1 8 に続いて、払出制御プログラムは、スタックポインタの設定を行う(ステップ S 5 2 0)。スタックポインタは、例えば、使用中の記憶素子(レジスタ)の内容を一時記憶するためにスタックに積んだアドレスを示したり、サブルーチンを終了して本ルーチンに復帰するときの本ルーチンの復帰アドレスを一時記憶するためにスタックに積んだアドレスを示したりするものであり、スタックが積まれるごとにスタックポインタが進む。ステップ S 5 2 0 では、スタックポインタに初期アドレスをセットし、この初期

50

アドレスから、レジスタの内容、復帰アドレス等をスタックに積んで行く。そして最後に積まれたスタックから最初に積まれたスタックまで、順に読み出すことによりスタックポインタが初期アドレスに戻る。

【0583】

ステップS520に続いて、払出制御プログラムは、払出RAMクリア報知フラグHRC L－F L Gが値0である否かを判定する（ステップS522）。上述したように、払出RAMクリア報知フラグHRC L－F L Gは、払出情報を消去するとき値1、払出情報を消去しないとき値0にそれぞれ設定される。

【0584】

ステップS522で払出RAMクリア報知フラグHRC L－F L Gが値0であるとき、つまり払出情報を消去しないときには、払出制御プログラムは、チェックサムの算出を行う（ステップS524）。このチェックサムは、払出制御内蔵RAMに記憶されている払出情報を数値とみなしてその合計を算出するものである。

【0585】

ステップS524に続いて、払出制御プログラムは、算出したチェックサムの値が後述する払出制御部電源断時処理（電源断時）において記憶されているチェックサムの値と一致しているか否かを判定する（ステップS526）。一致しているときには、払出制御プログラムは、払出バックアップフラグHBK－F L Gが値1であるか否かを判定する（ステップS528）。この払出バックアップフラグHBK－F L Gは、払出情報、チェックサムの値等の払出バックアップ情報を後述する払出制御部電源断時処理において払出制御内蔵RAMに記憶保持したか否かを示すフラグであり、払出制御部電源断時処理を正常に終了したとき値1、払出制御部電源断時処理を正常に終了していないとき値0にそれぞれ設定される。

【0586】

ステップS528で払出バックアップフラグHBK－F L Gが値1であるとき、つまり払出制御部電源断時処理を正常に終了したときには、払出制御プログラムは、復電時として払出制御内蔵RAMの作業領域を設定する（ステップS530）。この設定では、払出バックアップフラグHBK－F L Gに値0がセットされる他に、払出制御MPU4120aに内蔵されたROM（以下、「払出制御内蔵ROM」と記載する。）から復電時情報が読み出され、この復電時情報が払出制御内蔵RAMの作業領域にセットされる。これにより、払出制御内蔵RAMに記憶されている上述した払出バックアップ情報である、各種フラグ、各種情報記憶領域に記憶されている各種情報等（例えば、賞球情報記憶領域に記憶されている、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等や、CR通信情報記憶領域に記憶されている、PRDY信号の論理の状態が設定されているPRDY信号出力設定情報、時間管理情報記憶領域に記憶されている不整合カウンタリセット判定時間等）の払い出しに関する払出情報に基づいて各種処理に使用する情報が設定される。なお、「復電」とは、電源を遮断した状態から電源を投入した状態のほかに、停電又は瞬停からその後の電力の復旧した状態も含める。

【0587】

一方、ステップS522で払出RAMクリア報知フラグHRC L－F L Gが値0でない（値1である）とき、つまり払出情報を消去するときには、又はステップS526でチェックサムの値が一致していないときには、又はステップS528で払出バックアップフラグHBK－F L Gが値1でない（値0である）とき、つまり払出制御部電源断時処理を正常に終了していないときには、払出制御プログラムは、払出制御内蔵RAMの全領域をクリアする（ステップS532）。即ち、払出制御プログラムは、操作スイッチ860aの操作信号の検出を契機として払出制御側RAMクリア処理を実行する（払出制御側電源投入時操作制御手段）。これにより、払出制御内蔵RAMに記憶されている払出バックアップ情報がクリアされる。

【0588】

ステップS532に続いて、払出制御プログラムは、初期設定として払出制御内蔵RAM

Mの作業領域を設定する（ステップS534）。この設定は、払出制御内蔵ROMから初期情報を読み出してこの初期情報を払出制御内蔵RAMの作業領域にセットする。

【0589】

ステップS530又はステップS534に続いて、払出制御プログラムは、割り込み初期設定を行う（ステップS536）。この設定は、後述する払出制御部タイマ割り込み処理が行われるときの割り込み周期を設定するものである。本実施形態では、2msに設定されている。

【0590】

ステップS536に続いて、払出制御プログラムは、割り込み許可設定を行う（ステップS538）。この設定によりステップS536で設定した割り込み周期、つまり2msごとに払出制御部タイマ割り込み処理が繰り返し行われる。

10

【0591】

ステップS538に続いて、払出制御プログラムは、ウォッチドックタイマクリアレジスタHWC Lに値Aをセットする（ステップS539）。このウォッチドックタイマクリアレジスタHWC Lに、値A、値Bそして値Cを順にセットすることによりウォッチドックタイマがクリア設定される。

【0592】

ステップS539に続いて、払出制御プログラムは、停電予告信号（払出停電予告信号）が入力されているか否かを判定する（ステップS540）。上述したように、パチンコ遊技機1の電源を遮断したり、停電又は瞬停したりするときには、電圧が停電予告電圧以下となると、停電予告として停電予告信号（払出停電予告信号）が主制御基板4100の停電監視回路4100eから入力される。ステップS540の判定は、この停電予告信号に基づいて行う。

20

【0593】

ステップS540で停電予告信号の入力がないときには、払出制御プログラムは、2ms経過フラグHT-FLGが値1であるか否かを判定する（ステップS542）。この2ms経過フラグHT-FLGは、後述する、2msごとに処理される払出制御部タイマ割り込み処理で2msを計時するフラグであり、2ms経過したとき値1、2ms経過していないとき値0にそれぞれ設定される。

【0594】

30

ステップS542で2ms経過フラグHT-FLGが値0であるとき、つまり2ms経過していないときには、ステップS540に戻り、払出制御プログラムは、停電予告信号（払出停電予告信号）が入力されているか否かを判定する。

【0595】

一方、ステップS542で2ms経過フラグHT-FLGが値1であるとき、つまり2ms経過したときには、払出制御プログラムは、2ms経過フラグHT-FLGに値0をセットする（ステップS544）。

【0596】

ステップS544に続いて、払出制御プログラムは、ウォッチドックタイマクリアレジスタHWC Lに値Bをセットする（ステップS546）。このとき、ウォッチドックタイマクリアレジスタHWC Lには、ステップS539においてセットされた値Aに続いて値Bがセットされる。

40

【0597】

ステップS546に続いて、払出制御プログラムは、ポート出力処理を行う（ステップS548）。このポート出力処理では、払出制御内蔵RAMの出力情報記憶領域から各種情報を読み出してこの各種情報に基づいて各種信号を払出制御MPU4120aの各種出力ポートの出力端子から出力する。出力情報記憶領域には、例えば、主制御基板4100からの払い出しに関する各種コマンド（図28に示した、賞球コマンドやセルフチェックコマンド）を正常に受信した旨を伝える払主ACK情報、払出モータ744への駆動制御を行う駆動情報、払出モータ744が実際に遊技球を払い出した球数の賞球数情報、エラ

50

ーLED表示器860bに表示するLED表示情報等の各種情報が記憶されており、この出力情報に基づいて払出制御MPU4120aの所定の出力ポートの出力端子から、主制御基板4100からの払い出しに関する各種コマンドを正常に受信したときには払主ACK信号を主制御基板4100に出力したり、払出モータ744に駆動信号を出力したり、払出モータ744が実際に遊技球を払い出した球数を賞球数情報信号として外部端子板784に出力したり（本実施形態では、払出モータ744が実際に10個の遊技球を払い出すごとに外部端子板784に賞球数情報信号を出力している。）、エラーLED表示器860bに表示信号を出力したりする。

【0598】

ステップS548に続いて、払出制御プログラムは、ポート入力処理を行う（ステップS550）。このポート入力処理では、払出制御MPU4120aの各種入力ポートの入力端子に入力されている各種信号を読み取り、入力情報として払出制御内蔵RAMの入力情報記憶領域に記憶する。例えば、操作スイッチ860aの操作信号、回転角スイッチ752からの検出信号、計数スイッチ751からの検出信号、満タンスイッチ550からの検出信号、CRユニット6からのBRQ信号、BRDY信号及びCR接続信号、後述するコマンド送信処理で送信した各種コマンドを主制御基板4100が正常に受信した旨を伝える主制御基板4100からの主払ACK信号等、をそれぞれ読み取り、入力情報として入力情報記憶領域に記憶する。

【0599】

ステップS550に続いて、払出制御プログラムは、タイマ更新処理を行う（ステップS552）。このタイマ更新処理では、払出モータ744の回転軸の回転が伝達される払出回転体による球がみ状態が生じているか否かの判定を行う際にその判定条件として設定されている球がみ判定時間、払出回転体の定位置判定を行わない際に設定されているスキップ判定時間、図3に示した、賞球タンク720及びタンクレール731に貯留されている遊技球を排出する際に設定されている球抜き判定時間、図1に示したファールカバーユニット540の収容空間が貯留された遊技球で満タンであるか否かの判定を行う際にその判定条件として設定されている満タン判定時間、球切れスイッチ750からの検出信号により賞球装置740の供給通路に取り込まれた遊技球の球数が所定数以上となっているか否かの判定を行う際にその判定条件として設定されている球切れ判定時間等の時間管理を行うほかに、払出回転体の凹部に受け止められて払い出された遊技球の球数と、実際に計数スイッチ751で検出された球数と、の不一致によるつじつまの合わない遊技球の払い出しを、繰り返し行っているか否かを監視するための不整合カウンタINCCをリセットするか否かの判定を行う際にその判定条件と設定されている不整合カウンタリセット判定時間の時間管理を行う。例えば、球がみ判定時間が5005msに設定されているときには、タイマ割り込み周期が2msに設定されているので、このタイマ更新処理を行うごとに球がみ判定時間を2msずつ減算し、その減算結果が値0になることで球がみ判定時間を正確に計っている。

【0600】

本実施形態では、スキップ判定時間が22.75ms、球抜き判定時間が60060ms、満タン判定時間が504ms、球切れ判定時間が119ms、不整合カウンタリセット判定時間が7000s（約2時間）にそれぞれ設定されており、このタイマ更新処理を行うごとに球抜き判定時間、満タン判定時間、球切れ判定時間及び不整合カウンタリセット判定時間を2msずつ減算し、その減算結果が値0になることで球抜き判定時間、満タン判定時間、球切れ判定時間及び不整合カウンタリセット判定時間を正確に計っている。なお、これらの各種判定時間は、時間管理情報として払出制御内蔵RAMの時間管理情報記憶領域に記憶される。

【0601】

ステップS552に続いて、払出制御プログラムは、CR通信処理を行う（ステップS554）。このCR通信処理では、上述した入力情報記憶領域から入力情報を読み出してこの入力情報に基づいて、CRユニット6からの各種信号（BRQ信号、BRDY信号及

びCR接続信号)が入力されているか否かを判定する。CRユニット6からの各種信号に基づいて、払出制御MPU4120aは、CRユニット6と各種信号のやり取りを行う。ステップS530の払出制御内蔵RAMの作業領域を設定する処理において、上述したように、払出制御内蔵RAMに記憶されている払出バックアップ情報である、各種フラグ、各種情報記憶領域に記憶されている各種情報等(例えば、賞球情報記憶領域に記憶されている、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等や、CR通信情報記憶領域に記憶されている、PRDY信号の論理の状態が設定されているPRDY信号出力設定情報等)の払い出しに関する払出情報に基づいて各種処理に使用する情報が設定される。

【0602】

この処理によって、例えば、瞬停又は停電しても、復電時における、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等の値を、払出バックアップ情報として記憶した、瞬停又は停電する直前における、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等の値に復元することができる。これにより、賞球装置740による遊技球の払出動作を実行している際に、瞬停又は停電して払出動作を続行することができなくなっても、復電時に、その払出動作を続行することができるため、過不足なく遊技球を上皿301や下皿302に払い出すことができる。換言すれば、払出制御MPU4120aは、CR通信処理において、CRユニット6と各種信号のやり取りを行いながら、遊技球を上皿301や下皿302に払い出している際に、瞬停又は停電してCRユニット6と各種信号のやり取りが遮断され、遊技球の払い出しを続行することができなくなっても、復電時における、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等の値が、払出バックアップ情報として記憶された、瞬停又は停電する直前における、賞球ストック数PBS、実球計数PB、駆動指令数DRV、不整合カウンタINCC等の値に復元されることによって、瞬停又は停電する直前における、パチンコ遊技機1(払出制御MPU4120a)とCRユニット6とによる各種信号のやり取りを、復電時から継続することができるとともに、遊技球の払い出しを引き続き行うことができるようになっている。

【0603】

このように、パチンコ遊技機1(払出制御MPU4120a)とCRユニット6とによる各種信号のやり取りは、瞬停又は停止しても、復電時に、瞬停又は停止する直前の状態に復元されるようになっており、瞬停又は停止による影響によってパチンコ遊技機1(払出制御MPU4120a)とCRユニット6とによる各種信号が変化しないようになっている。したがって、パチンコ遊技機1(払出制御MPU4120a)とCRユニット6とによる各種信号のやり取りの信頼性を高めることができる。

【0604】

また、CR通信情報記憶領域に記憶される各種情報は、上述したように、払出バックアップ情報に含まれている。CR通信処理では、復電時に、ステップS530の払出制御内蔵RAMの作業領域を設定する処理において設定された、払出制御内蔵RAMに記憶されているCR通信情報記憶領域からPRDY信号出力設定情報を読み出してこの読み出したPRDY信号出力設定情報が、例えば貸球を払い出すための払出動作が不可能である旨を伝えるPRDY信号の論理の状態に設定されている場合には、そのPRDY信号を払出制御MPU4120aの所定の出力ポートの出力端子からCRユニット6へ出力する。そして、主要動作設定処理の一処理として行われる、例えばリトライ動作監視処理において、払出バックアップ情報に含まれている、払出制御内蔵RAMに記憶されている賞球情報記憶領域の不整合カウンタINCCの値に基づいて、この不整合カウンタINCCの値が不整合しきい値INCTHより小さいか否かを判定し、不整合カウンタINCCの値が不整合しきい値INCTHより小さくないときには、リトライ動作が異常動作していると判断して、つまり賞球装置740による遊技球の払出動作が異常状態であると判断して、リトライエラーフラグRTERR-FLGに値1をセットし、払出球がみ動作判定設定処理において、CRユニット6へのエラー状態の出力の設定として、例えばCRユニット6と通

10

20

30

40

50

信中でないときには貸球を払い出すための払出動作が不可能である旨を伝えるPRDY信号の論理の状態（LOW）をPRDY信号出力設定情報に設定してCR通信情報記憶領域に記憶する。

【0605】

これにより、CR通信処理では、復電時から次のタイマ割り込みで、このPRDY信号の論理の状態を、CR通信情報記憶領域から読み出してそのPRDY信号を払出制御MPU4120aの所定の出力ポートの出力端子からCRユニット6へ出力する。このように、例えば、瞬停する直前において、賞球装置740による遊技球の払出動作が異常状態であった場合には、復電時に、その状態が復元されるため、復電してから極めて早い段階で、貸球を払い出すための払出動作が不可能である旨を伝えるPRDY信号を払出制御MPU4120aの所定の出力ポートの出力端子からCRユニット6へ出力することができ、CRユニット6に賞球装置740による遊技球の払出動作が異常状態である旨を伝えることができる。これにより、復電時から極めて早い段階で、CRユニット6からの無駄な貸球要求信号であるBRDYが出力されるのを防止することができる。

【0606】

また、CR通信処理では、ステップS550のポート入力処理で、払出制御内蔵RAMの入力情報記憶領域からCR接続信号を読み出してこのCR接続信号に基づいて、その論理がHIであるとき、つまりパチンコ遊技機1が電源投入されているときであって、払出制御基板4110とCRユニット6とが遊技球等貸出装置接続端子板869を介して電気的に接続されているときには、貸球を払い出すための払出動作が可能である旨を伝えるために、PRDY信号の論理の状態をHIとして払出制御MPU4120aの所定の出力ポートの出力端子からCRユニット6へ出力する一方、その論理がLOWであるとき、つまりパチンコ遊技機1が電源投入されているときであって、払出制御基板4110とCRユニット6とが遊技球等貸出装置接続端子板869を介して電気的に接続されていないときには、貸球を払い出すための払出動作が不可能である旨を伝えるために、PRDY信号の論理の状態をLOWとして払出制御MPU4120aの所定の出力ポートの出力端子からCRユニット6へ出力する。なお、1回の払出動作を開始した旨又は終了した旨を伝えるEXS信号の論理の状態は、EXS信号出力設定情報として払出制御内蔵RAMのCR通信情報記憶領域に記憶され、払出制御基板4110とCRユニット6とが電気的に接続されているか否かを伝えるCR接続信号は、CR接続情報として状態情報記憶領域に記憶されるようになっている。

【0607】

ステップS554に続いて、払出制御プログラムは、満タン及び球切れチェック処理を行う（ステップS556）。この満タン及び球切れチェック処理では、上述した入力情報記憶領域から入力情報を読み出してこの入力情報に基づいて、満タンスイッチ550からの検出信号により上述したファールカバーユニット540の収容空間が貯留された遊技球で満タンとなっているか否かを判定したり、球切れスイッチ750からの検出信号により上述した賞球装置740の供給通路に取り込まれた遊技球の球数が所定数以上となっているか否かを判定したりする。例えば、ファールカバーユニット540の収容空間が貯留された遊技球で満タンとなっているか否かの判定は、タイマ割り込み周期2msを利用して、今回の満タン及び球切れチェック処理で満タンスイッチ550からの検出信号がON、前回（2ms前）の満タン及び球切れチェック処理で満タンスイッチ550からの検出信号がOFFとなったとき、つまり満タンスイッチ550からの検出信号がOFFからONに遷移したときには、ステップS552のタイマ更新処理で上述した満タン判定時間（504ms）の計時を開始する。そしてタイマ更新処理で満タン判定時間が値0となったとき、つまり満タン判定時間となったときには、この満タン及び球切れチェック処理で満タンスイッチ550からの検出信号がONであるか否かを判定する。この判定では、満タンスイッチ550からの検出信号がONであるときには、ファールカバーユニット540の収容空間が貯留された遊技球で満タンであるとしてその旨を伝える満タン情報を上述した状態情報記憶領域に記憶する。一方、満タンスイッチ550からの検出信号がOFFであ

10

20

30

40

50

るときには、ファールカバーユニット 540 の収容空間が貯留された遊技球で満タンでないとしてその旨を伝える満タン情報を状態情報記憶領域に記憶する。

【0608】

賞球装置 740 の供給通路に取り込まれた遊技球の球数が所定数以上となっているか否かの判定も、タイマ割り込み周期 2ms を利用して、今回の満タン及び球切れチェック処理で球切れスイッチからの検出信号が ON、前回 (2ms 前) の満タン及び球切れチェック処理で球切れスイッチからの検出信号が OFF となったとき、つまり球切れスイッチ 750 からの検出信号が OFF から ON に遷移したときには、ステップ S552 のタイマ更新処理で上述した球切れ判定時間 (119ms) の計時を開始する。そしてタイマ更新処理で球切れ判定時間が値 0 となったとき、つまり球切れ判定時間となったときには、この満タン及び球切れチェック処理で球切れスイッチ 750 からの検出信号が ON であるか否かを判定する。この判定では、球切れスイッチ 750 からの検出信号が ON であるときには、賞球装置 740 の供給通路に取り込まれた遊技球の球数が所定数以上であるとしてその旨を伝える球切れ情報を状態情報記憶領域に記憶する一方、球切れスイッチ 750 からの検出信号が OFF であるときには、賞球装置 740 の供給通路に取り込まれた遊技球の球数が所定数以上でないとしてその旨を伝える球切れ情報を状態情報記憶領域に記憶する。

10

【0609】

ステップ S556 に続いて、払出制御プログラムは、コマンド受信処理を行う (ステップ S558)。このコマンド受信処理では、主制御基板 4100 からの払い出しに関する各種コマンド (図 28 に示した、賞球コマンドやセルフチェックコマンド) を受信する。この各種コマンドを正常に受信したときには、その旨を伝える払主 ACK 情報を上述した出力情報記憶領域に記憶する。一方、各種コマンドを正常に受信できなかったときには、主制御基板 4100 と払出制御基板 4110 との基板間の接続に異常が生じている (各種コマンド信号に異常が生じている) 旨を伝える接続異常情報を上述した状態情報記憶領域に記憶する。

20

【0610】

ステップ S558 に続いて、払出制御プログラムは、コマンド解析処理を行う (ステップ S560)。このコマンド解析処理では、ステップ S558 で受信したコマンドの解析を行い、その解析したコマンドを受信コマンド情報として払出制御内蔵 RAM の受信コマンド情報記憶領域に記憶する。

30

【0611】

ステップ S560 に続いて、払出制御プログラムは、主要動作設定処理を行う (ステップ S562)。この主要動作設定処理では、賞球、貸球、球抜き及び球がみ等の動作設定を行ったり、リトライ動作の判定を行ったり、未払い出しの球数 (賞球ストック数) を監視したりする。

【0612】

ステップ S562 に続いて、払出制御プログラムは、LED 表示データ作成処理を行う (ステップ S564)。この LED 表示データ作成処理では、上述した状態情報記憶領域から各種情報を読み出し、払出制御基板 4110 のエラー LED 表示器 860b に表示する表示データを作成して LED 表示情報として上述した出力情報記憶領域に記憶する。例えば、状態情報記憶領域から上述した球切れ情報を読み出し、この球切れ情報に基づいて、賞球装置 740 の供給通路に取り込まれた遊技球の球数が所定数以上でないときには、対応する表示データ (本実施形態では、表示値 1 (数字「1」)) を作成して LED 表示情報を出力情報記憶領域に記憶する。

40

【0613】

ステップ S564 に続いて、払出制御プログラムは、コマンド送信処理を行う (ステップ S566)。このコマンド送信処理では、上述した状態情報記憶領域から各種情報を読み出し、この各種情報に基づいて図 31 に示した状態表示に区分される各種コマンド (扉開放コマンド、扉枠閉鎖コマンド、本体枠開放コマンド、本体枠閉鎖コマンド、枠状態 1

50

コマンド（第1のエラー発生コマンドに相当）、エラー解除ナビコマンド（第1のエラー解除コマンドに相当）及び枠状態2コマンド）を作成して主制御基板4100に送信する。例えば、状態情報記憶領域から球切れ情報を読み出すと、この球切れ情報に基づいて、賞球装置740の供給通路に取り込まれた遊技球の球数が所定数以上でないときには、枠状態1コマンドを作成して主制御基板4100に送信したりする。また、このコマンド送信処理においては、この払出制御プログラムは、例えば遊技球の払出動作に関するエラーが発生したなどの枠状態の変化があると、この払出動作に関して発生したエラーの発生部位に関する情報（以下「エラー発生位置情報」という）を含めた枠状態1コマンド（第1のエラー解除コマンド）を生成している（エラー発生コマンド生成手段）。一方、このコマンド送信処理では、払出制御プログラムが、払出RAMクリア報知フラグHRCLEFLGが値1であると、即ち、操作スイッチ860aの操作に応じた操作信号が検出されていると、上述したエラー解除ナビコマンド（第1のエラー解除コマンド）を出力する（コマンド送出手段）。また、この払出制御プログラムは、本体枠開放スイッチ619からの本体枠開放検出信号が入力されると、本体枠開放コマンド（第1の本体枠開放コマンド）を送信する（本体枠コマンド送出手段、第1の本体枠コマンド送出手段）。イ歩婦、この払出制御プログラムは、本体枠開放スイッチ619からの本体枠閉鎖検出信号が入力されると、本体枠閉鎖コマンド（第1の本体枠閉鎖コマンド）を送信する（本体枠コマンド送出手段、第1の本体枠コマンド送出手段）。また、この払出制御プログラムは、扉枠開放スイッチ618からの扉枠開放検出信号が入力されると、扉枠開放コマンド（第1の扉枠開放コマンド）を送信する（扉枠コマンド送出手段、第1の扉枠コマンド送出手段）。一方、この払出制御プログラムは、扉枠開放スイッチ618からの扉枠閉鎖検出信号が入力されると、扉枠閉鎖コマンド（第1の扉枠閉鎖コマンド）を送信する（扉枠コマンド送出手段、第1の扉枠コマンド送出手段）。また、この払出制御プログラムは、上述したコマンド送信処理（ステップS566）において、上述した状態情報記憶領域からエラー内容を含むエラー情報を読み出し、他のパチンコ機と自らを識別するための台番号情報及び当該エラー情報に基づくエラー情報信号を外部端子板784を経由してホールコンピュータに出力する。なお、ホールコンピュータは、このエラー情報信号を受け取ると、ホール店員が所持する無線装置に、上記台番号情報及びエラー情報を提供し、このホール店員が、この台番号情報に基づく台番号のパチンコ機において、エラー情報に含まれるエラー内容が発生していることを認識可能とすることができる。

【0614】

ステップS566に続いて、払出制御プログラムは、ウォッチドックタイマクリアレジスタHWC Lに値Cをセットする（ステップS568）。ステップS568でウォッチドックタイマクリアレジスタHWC Lに値Cがセットされることにより、ウォッチドックタイマクリアレジスタHWC Lには、ステップS546においてセットされた値Bに続いて値Cがセットされる。これにより、ウォッチドックタイマクリアレジスタHWC Lには、値A、値Bそして値Cが順にセットされ、ウォッチドックタイマがクリア設定される。

【0615】

ステップS568に続いて、再びステップS539に戻り、払出制御プログラムは、ウォッチドックタイマクリアレジスタHWC Lに値Aをセットし、ステップS540で停電予告信号（払出停電予告信号）が入力されているか否かを判定し、この停電予告信号（払出停電予告信号）の入力がなければ、ステップS542で2ms経過フラグHT-FLGが値1であるか否かを判定し、この2ms経過フラグHT-FLGが値1であるとき、つまり2ms経過したときには、ステップS544で2ms経過フラグHT-FLGに値0をセットし、ステップS546でウォッチドックタイマクリアレジスタHWC Lに値Bをセットし、ステップS548でポート出力処理を行い、ステップS550でポート入力処理を行い、ステップS552でタイマ更新処理を行い、ステップS554でCR通信処理を行い、ステップS556で満タン及び球切れチェック処理を行い、ステップS558でコマンド受信処理を行い、ステップS560でコマンド解析処理を行い、ステップS562で主要動作設定処理を行い、ステップS564でLED表示データ作成処理を行い、ス

テップ S 5 6 6 でコマンド送信処理を行い、ステップ S 5 6 8 でウォッチドックタイマクリアレジスタ H W C L に値 C をセットし、ステップ S 5 3 9 ～ステップ S 5 6 8 を繰り返し行う。なお、このステップ S 5 3 9 ～ステップ S 5 6 8 の処理を「払出制御部メイン処理」という。

【0616】

主制御基板 4 1 0 0 による遊技の進行に応じて払出制御部メイン処理の処理内容が異ってくる。このため、払出制御 M P U 4 1 2 0 a の処理に要する時間変動することとなる。そこで、払出制御 M P U 4 1 2 0 a は、ステップ S 5 4 8 のポート出力処理において、主制御基板 4 1 0 0 からの払い出しに関する各種コマンドを正常に受信した旨を伝える払主 A C K 信号を、優先して主制御基板 4 1 0 0 に出力している。これにより、払出制御 M P U 4 1 2 0 a は、変動する他の処理を十分に行えるよう、その処理時間を確保している。

10

【0617】

一方、ステップ S 5 4 0 で停電予告信号（払出停電予告信号）の入力があったときには、割り込み禁止設定を行う（ステップ S 5 7 0）。この設定により後述する払出制御部タイマ割り込み処理が行われなくなり、払出制御内蔵 R A M への書き込みを防ぎ、上述した払出情報の書き換えを保護している。

【0618】

ステップ S 5 7 0 に続いて、払出制御プログラムは、払出モータ 7 4 4 への駆動信号の出力を停止する（ステップ S 5 7 4）。これにより、遊技球の払い出しを停止する。

20

【0619】

ステップ S 5 7 4 に続いて、払出制御プログラムは、ウォッチドックタイマのクリア設定を行う（ステップ S 6 0）。このクリア設定は、上述したように、ウォッチドックタイマクリアレジスタ H W C L に値 A、値 B そして値 C を順にセットすることにより行われる。

【0620】

ステップ S 5 7 6 に続いて、払出制御プログラムは、チェックサムの算出を行ってこの算出した値を記憶する（ステップ S 5 7 8）。このチェックサムは、ステップ S 5 2 4 で算出したチェックサムの値及び払出バックアップフラグ H B K - F L G の値の記憶領域を除く、払出制御内蔵 R A M の作業領域の払出情報を数値とみなしてその合計を算出する。

30

【0621】

ステップ S 5 7 8 に続いて、払出制御プログラムは、払出バックアップフラグ H B K - F L G に値 1 をセットする（ステップ S 5 8 0）。これにより、払出バックアップ情報の記憶が完了する。

【0622】

ステップ S 5 8 0 に続いて、払出制御プログラムは、払出制御内蔵 R A M へのアクセスの禁止設定を行う（ステップ S 5 8 2）。この設定により払出制御内蔵 R A M へのアクセスが禁止され書き込み及び読み出しができなくなり、払出制御内蔵 R A M に記憶されている払出バックアップ情報が保護される。

【0623】

ステップ S 5 8 2 に続いて、払出制御プログラムは、無限ループに入る。この無限ループでは、ウォッチドックタイマクリアレジスタ H W C L に値 A、値 B そして値 C を順にセットしないためウォッチドックタイマがクリア設定されなくなる。このため、払出制御 M P U 4 1 2 0 a にリセットがかかり、その後、払出制御プログラムは、払出制御 M P U 4 1 2 0 a の制御の下、この払出制御部電源投入時処理を再び行う。なお、ステップ S 5 7 0 ～ステップ S 5 8 2 の処理及び無限ループを「払出制御部電源断時処理」という。

40

【0624】

パチンコ遊技機 1（払出制御 M P U 4 1 2 0 a）は、停電したとき又は瞬停したときにはリセットがかかり、その後の電力の復旧により払出制御部電源投入時処理を行う。

【0625】

50

なお、ステップ S 5 2 6 では払出制御内蔵 R A M に記憶されている払出バックアップ情報が正常なものであるか否かを検査し、続いてステップ S 5 2 8 では払出制御部電源断時処理が正常に終了されたか否かを検査している。このように、払出制御内蔵 R A M に記憶されている払出バックアップ情報を 2 重にチェックすることにより払出バックアップ情報が不正行為により記憶されたものであるか否かを検査している。

【0626】

[13-2. 払出制御部タイマ割り込み処理]

次に、払出制御部タイマ割り込み処理について説明する。この払出制御部タイマ割り込み処理は、図 3 5 ~ 図 3 7 に示した払出制御部電源投入時処理において設定された割り込み周期（本実施形態では、2 m s）ごとに繰り返し行われる。

10

【0627】

払出制御部タイマ割り込み処理が開始されると、払出制御基板 4 1 1 0 の払出制御部 4 1 2 0 では、払出制御プログラムが、払出制御 M P U 4 1 2 0 a の制御の下、図 3 8 に示すように、タイマ割り込みを禁止に設定してレジスタの切替（退避）を行う（ステップ S 5 9 0）。ここでは、上述した払出制御部メイン処理で使用していた汎用記憶素子（汎用レジスタ）から補助レジスタに切り替える。この補助レジスタを払出制御部タイマ割り込み処理で使用するにより汎用レジスタの値が上書きされなくなる。これにより、払出制御部メイン処理で使用していた汎用レジスタの内容の破壊を防いでいる。

【0628】

ステップ S 5 9 0 に続いて、払出制御プログラムは、2 m s 経過フラグ H T - F L G に値 1 をセットする（ステップ S 5 9 2）。この 2 m s 経過フラグ H T - F L G は、この払出制御部タイマ割り込み処理が行われるごとに、つまり 2 m s ごとに 2 m s を計時するフラグであり、2 m s 経過したとき値 1、2 m s 経過していないとき値 0 にそれぞれ設定される。

20

【0629】

ステップ S 5 9 2 に続いて、払出制御プログラムは、レジスタの切替（復帰）を行う（ステップ S 5 9 4）。この復帰は、払出制御部タイマ割り込み処理で使用していた補助レジスタから汎用記憶素子（汎用レジスタ）に切り替える。この汎用レジスタを払出制御部メイン処理で使用するにより補助レジスタの値が上書きされなくなる。これにより、払出制御部タイマ割り込み処理で使用していた補助レジスタの内容の破壊を防いでいる。

30

【0630】

ステップ S 5 9 4 に続いて、払出制御プログラムは、割り込み許可の設定を行い（ステップ S 5 9 6）、このルーチンを終了する。

【0631】

[13-3. 回転角スイッチ履歴作成処理]

次に、回転角スイッチ履歴作成処理について説明する。この回転角スイッチ履歴作成処理では、図 1 2 に示した回転角スイッチ 7 5 2 からの検出信号の履歴を作成する。

【0632】

回転角スイッチ履歴作成処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4 1 2 0 では、払出制御プログラムが、払出制御 M P U 4 1 2 0 a の制御の下、図 3 9 に示すように、払出制御内蔵 R A M から回転角スイッチ検出履歴情報 R S W - H I S T を読み出す（ステップ S 6 1 0）。この回転角スイッチ検出履歴情報 R S W - H I S T は、1 バイト（8 ビット：最上位ビット B 7、B 6、B 5、B 4、B 3、B 2、B 1、最下位ビット B 0、「B」はビットを表す。）の記憶容量を有しており、回転角スイッチ 7 5 2 からの検出信号の履歴を回転角スイッチ検出履歴情報 R S W - H I S T として払出制御内蔵 R A M の回転角スイッチ履歴情報記憶領域に記憶されている。ステップ S 6 1 0 では、この回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報 R S W - H I S T を読み出している。

40

【0633】

ステップ S 6 1 0 に続いて、払出制御プログラムは、回転角スイッチ 7 5 2 からの検出

50

信号があるか否かを判定する（ステップS 6 1 2）。この判定は、図 3 7 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS 5 5 0 のポート入力処理において回転角スイッチ7 5 2 からの検出信号に基づいて行われる。具体的には、その検出信号は、入力情報として払出制御内蔵R A M の入力情報記憶領域に記憶されている。ステップS 6 1 2 では、この入力情報記憶領域から入力情報を読み出して回転角スイッチ7 5 2 からの検出信号があるか否かの判定を行う。入力情報に回転角スイッチ7 5 2 からの検出信号があるときには、払出制御プログラムは、払出モータ7 4 4 の回転軸の回転が伝達される払出回転体の回転位置を把握する検出スリットが回転角スイッチ7 5 2 の光軸を遮断状態から非遮断状態に遷移した状態であると判定する。一方、入力情報に回転角スイッチ7 5 2 からの検出信号がないときには、払出制御プログラムは、検出スリットが回転角スイッチ7 5 2 の光軸を非遮断状態から遮断状態に遷移した状態と判定する。

10

【0 6 3 4】

ステップS 6 1 2 で検出スリットが回転角スイッチ7 5 2 の光軸を遮断状態から非遮断状態に遷移した状態であるときには、払出制御プログラムは、回転角スイッチ検出履歴情報のシフト処理を行う（ステップS 6 1 4）。この回転角スイッチ検出履歴情報のシフト処理では、ステップS 6 1 0 で読み出した回転角スイッチ検出履歴情報R S W－H I S T を、最上位ビットB 7 ← B 6、B 6 ← B 5、B 5 ← B 4、B 4 ← B 3、B 3 ← B 2、B 2 ← B 1、B 1 ← 最下位ビットB 0 という具合に、最下位ビットB 0 から最上位ビットB 7 に向かって1 ビットずつシフトする。

20

【0 6 3 5】

ステップS 6 1 4 に続いて、払出制御プログラムは、回転角スイッチ検出履歴情報R S W－H I S T の最下位ビットB 0 に値1 をセットし（ステップS 6 1 6）、このルーチンを終了する。

【0 6 3 6】

一方、ステップS 6 1 2 で検出スリットが回転角スイッチ7 5 2 の光軸を非遮断状態から遮断状態に遷移した状態であるときには、払出制御プログラムは、回転角スイッチ検出履歴情報のシフト処理を行う（ステップS 6 1 8）。この回転角スイッチ検出履歴情報のシフト処理では、払出制御プログラムは、ステップS 6 1 4 の回転角スイッチ検出履歴情報のシフト処理と同一の処理を行い、ステップS 6 1 0 で読み出した回転角スイッチ検出履歴情報R S W－H I S T を、最上位ビットB 7 ← B 6、B 6 ← B 5、B 5 ← B 4、B 4 ← B 3、B 3 ← B 2、B 2 ← B 1、B 1 ← 最下位ビットB 0 という具合に、最下位ビットB 0 から最上位ビットB 7 に向かって1 ビットずつシフトする。

30

【0 6 3 7】

ステップS 6 1 8 に続いて、払出制御プログラムは、回転角スイッチ検出履歴情報R S W－H I S T の最下位ビットB 0 に値0 をセットし（ステップS 6 2 0）、このルーチンを終了する。

【0 6 3 8】

このように、この回転角スイッチ履歴作成処理が行われるごとに、回転角スイッチ検出履歴情報R S W－H I S T を最下位ビットB 0 から最上位ビットB 7 に向かって1 ビットずつシフトしたのち、検出スリットが回転角スイッチ7 5 2 の光軸を遮断状態から非遮断状態に遷移した状態又は検出スリットが回転角スイッチ7 5 2 の光軸を非遮断状態から遮断状態に遷移した状態に応じて最下位ビットB 0 に値1 又は値0 がセットされるため、回転角スイッチ7 5 2 からの検出信号の履歴を作成することができる。

40

【0 6 3 9】

[1 3－4. スプロケット定位置判定スキップ処理]

次に、スプロケット定位置判定スキップ処理について説明する。このスプロケット定位置判定スキップ処理は、払出モータ7 4 4 の回転軸の回転が伝達される払出回転体が定位置にあるか否かの判定を、所定の条件が成立しているときにスキップする。なお、払出回転体の定位置判定は、賞球装置7 4 0 による遊技球の払い出しが終了した際に行われるようになっている。これにより、球がみが発生していない状態で払出モータ7 4 4 の回転

50

軸の回転を確実に開始することができる。

【0640】

スプロケット定位置判定スキップ処理が開始されると、払出制御基板4110における払出制御部4120では、払出制御プログラムが、払出制御MPU4120aの制御の下、図40に示すように、定位置判定スキップフラグSKP-FLGが値0であるか否かを判定する（ステップS630）。この定位置判定スキップフラグSKP-FLGは、払出回転体の定位置判定を行うか否かを示すフラグであり、払出回転体の定位置判定を行わないとき（スキップするとき）値1、払出回転体の定位置判定を行うとき（スキップしないとき）値0にそれぞれ設定される。

【0641】

ステップS630で定位置判定スキップフラグSKP-FLGが値0であるとき（スキップしないとき）、つまり払出回転体の定位置判定を行うときには、払出制御プログラムは、払出制御内蔵RAMの回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報RSW-HISTを読み出し（ステップS632）、定位置判定値と一致しているか否かを判定する（ステップS634）。この定位置判定値は、払出内蔵ROMに記憶されており、本実施形態では、「00001111B（「B」はビットを表す。）」であり、上位4ビットのB7～B4が値0、下位4ビットのB3～B0が値1となっている。ステップS634の判定では、回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているか否かの判定を行う。

【0642】

ここで、回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0が値1となる場合は、4回のタイマ割り込み周期で続けて、上述した、検出スリットが回転角スイッチ752の光軸を遮断状態から非遮断状態に遷移した状態であることを意味している。この4回のタイマ割り込み周期の発生では、図12に示した払出モータ744が4ステップ回転している。払出モータ744の回転は、第1ギア、第2ギア、第3ギアを介して回転検出盤の払出回転体の回転となる。これらの第1ギア、第2ギア、第3ギアには遊び（バックラッシュ）があるため、払出回転体が時計方向又は反時計方向に回転することとなるものの、このバックラッシュによる払出回転体の回転は、払出モータ744の約2ステップの回転に相当する程度となるように設計されているため、本実施形態では、払出回転体の定位置判定を行う場合には、回転角スイッチ752からの検出信号の履歴、図39で示した回転角スイッチ履歴作成処理で回転角スイッチ検出履歴情報RSW-HISTを作成し、作成した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0、つまり最新の4回のタイマ割り込み周期の発生による回転角スイッチ752からの検出信号に基づいて行っている。これにより、4回のタイマ割り込み周期では、払出モータ744が4ステップ回転しているため、バックラッシュによる払出回転体の回転より多く回転しており、バックラッシュによる払出回転体の回転を吸収することができる。したがって、バックラッシュによる払出回転体の定位置の誤検出を防ぐことができるため、払出回転体の回転位置を払出モータ744の回転位置で正しく管理することができる。なお、本実施形態では、4回のタイマ割り込み周期は8ms（=2ms×4回）であり、バックラッシュ吸収時間として設定されている。

【0643】

ステップS634で、ステップS632で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているときには、払出制御プログラムは、定位置判定スキップフラグSKP-FLGに値1をセットする（ステップS636）。これにより、払出回転体の定位置判定を行わない（スキップする）ように設定することができる。なお、払出制御MPU4120aは、ステップS636における払出回転体の回転位置を払出回転体の定位置に設定する。

【0644】

ステップS636に続いて、払出制御プログラムは、スキップ判定時間を有効に設定し

(ステップS 6 3 8)、このルーチンを終了する。ここで、検出スリットは、払出回転体の凹部と同じ数の3個であり、回転検出盤の外周に等分(120度ごと)に形成されている。また、払出モータ744の回転は、上述したように、第1ギア、第2ギア、第3ギアを介して回転検出盤の払出回転体の回転となる。本実施形態では、回転検出盤(払出回転体)の各検出スリット間(120度)の回転は、払出モータ744の18ステップの回転に相当するように設計されている。

【0645】

払出制御プログラムは、払出制御MPU4120aの制御の下、払出回転体の回転位置を払出モータ744のステップ数に基づいて管理している。具体的には、(1)検出スリットが回転角スイッチ752の光軸を遮断状態から非遮断状態に遷移し出す過渡状態(「エッジ検出状態」という。)と、(2)検出スリットが回転角スイッチ752の光軸を遮断状態から非遮断状態に遷移した状態(「定位置確定状態」という。)と、(3)検出スリットが回転角スイッチ752の光軸を非遮断状態から遮断状態に遷移した状態(「定位置判定スキップ状態」という。)と、の3つの状態で管理している。(1)のエッジ検出状態では払出モータ744の1ステップの回転に相当し、(2)の定位置確定状態では払出モータ744の4ステップの回転に相当し、(3)の定位置判定スキップ状態では払出モータ744の13ステップの回転に相当し、計18ステップの回転で回転検出盤の各検出スリット間(120度)の回転位置、つまり払出回転体の回転位置を管理している。

【0646】

(3)の定位置判定スキップ状態では、検出スリットが回転角スイッチ752の光軸を非遮断状態から遮断状態に遷移した状態であるため、スキップ判定時間は、払出モータ744の13ステップ回転する時間が設定されている。上述したように、タイマ割り込み周期が2msに設定されているので、スキップ判定時間が26ms(=2ms×13ステップ)となる。

【0647】

ステップS 6 3 8でスキップ判定時間が有効になることによって、図37に示した払出制御部電源投入時処理(払出制御部メイン処理)におけるステップS 5 5 2のタイマ更新処理でスキップ判定時間の減算が行われる。なお、払出制御MPU4120aは、スキップ判定時間を減算し、その減算結果が値0になると、定位置判定スキップフラグSKIPFLAGに初期値0をセットする。

【0648】

一方、ステップS 6 3 0で定位置判定スキップフラグSKIPFLAGが値0でない(値1である)とき(スキップするとき)、つまり払出回転体の定位置判定を行わないときには、又はステップS 6 3 4で、ステップS 6 3 2で読み出した回転角スイッチ検出履歴情報RSWHISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致していないときには、払出制御プログラムは、そのままこのルーチンを終了する。なお、ステップS 6 3 6でセットされた定位置判定スキップフラグSKIPFLAGは、払出制御MPU4120aの汎用記憶素子(汎用レジスタ)に記憶される。

【0649】

パチンコ島設備から供給された遊技球は、賞球タンク720及びタンクレール731に貯留され、賞球装置740の供給通路に取り込まれ、賞球装置740に導かれる。遊技球は、互いにこすれ合って帯電すると、静電放電してノイズを発生する。このため、賞球装置740はノイズの影響を受けやすい環境下にある。図3に示した賞球装置740の回転角スイッチ基板753には、回転角スイッチ752が設けられており、この回転角スイッチ752からの検出信号は遊技球の静電放電によるノイズの影響を受けやすい。また、払出制御基板4110と、図3に示した賞球装置740内の賞球ケース内基板754と、の基板間を接続する配線(ハーネス)も遊技球の静電放電によるノイズの影響を受けやすい。

【0650】

そこで、本実施形態では、ノイズの影響による誤検出を抑制するために、上述した(3

10

20

30

40

50

）の定位置判定スキップ状態、つまり検出スリットが回転角スイッチ752の光軸を非遮断状態から遮断状態に遷移した状態では、払出回転体の定位置判定を行わないようにしている。これにより、払出回転体の定位置判定の精度を高めている。なお、払出回転体の定位置を検出するために必要な周期や期間は、上述したように、予め計算によって求めることができるため、スキップ判定時間を簡単に設定及び調整することができる。

【0651】

[13-5. 球がみ判定処理]

次に、球がみ判定処理について説明する。この球がみ判定処理は、払出モータ744の回転軸の回転が伝達される払出回転体による球がみ状態が生じているか否かを判定する。

【0652】

球がみ判定処理が開始されると、払出制御基板4110における払出制御部4120の払出制御MPU4120aは、図41に示すように、上述した払出制御内蔵RAMの回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報RSW-HISTを読み出す（ステップS640）。

【0653】

ステップS640に続いて、払出制御プログラムは、上述した回転角スイッチ752からの検出信号があるか否かを判定する（ステップS642）。この判定は、ステップS640で読み出した回転角スイッチ検出履歴情報RSW-HISTが定位置判定値と一致しているか否かを判定する。この定位置判定値は、上述したように、払出内蔵ROMに記憶されており、本実施形態では、「00001111B（「B」はビットを表す。）」であり、上位4ビットのB7～B4が値0、下位4ビットのB3～B0が値1となっている。ステップS642の判定では、回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているか否かの判定を行う。

【0654】

ステップS642で、ステップS640で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているときには、払出制御プログラムは、検出スリットが回転角スイッチ752の光軸を非遮断状態から遮断状態に遷移した状態、つまり払出回転体が回転している状態であり、球がみ状態が生じていないとして、そのままこのルーチンを終了する。

【0655】

一方、ステップS642で、ステップS640で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致していないときには、球がみ中フラグPBE-FLGに値1をセットする（ステップS644）。この球がみ中フラグPBE-FLGは、払出回転体による球がみ状態が生じているか否かを示すフラグであり、払出モータ744が球がみ動作を行っているとき値1、球がみ動作を行っていないとき値0にそれぞれ設定される。

【0656】

ステップS644に続いて、払出制御プログラムは、球がみ判定時間を有効に設定し（ステップS646）、このルーチンを終了する。この球がみ判定時間が有効になることによって、図37に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS552のタイマ更新処理で球がみ判定時間の減算が行われる。

【0657】

[13-6. 各種賞球ストック数加算処理]

次に、各種賞球ストック数加算処理について説明する。この各種賞球ストック数加算処理には、賞球用賞球ストック数加算処理と貸球用賞球ストック数加算処理とがあり、賞球用賞球ストック数加算処理は主制御基板4100からの後述する賞球コマンドに基づいて払い出す球数を加算する処理であり、貸球用賞球ストック数加算処理はCRユニット6からの貸球要求信号に基づいて払い出す球数を加算する処理である。まず、賞球用賞球ストック数加算処理について説明し、続いて貸球用賞球ストック数加算処理について説明する

。なお、本実施形態では、賞球用賞球ストック数加算処理が優先的に行われるように設定されており、この賞球用賞球ストック数加算処理で加算された賞球ストック数に応じた遊技球が賞球装置 740 で払い出されたあと、貸球用賞球ストック数加算処理を行うように設定されている。

【0658】

[13-6-1. 賞球用賞球ストック数加算処理]

賞球用賞球ストック数加算処理が開始されると、払出制御基板 4110 における払出制御部 4120 では、払出制御プログラムが、払出制御 MPU 4120a の制御の下、図 42 に示すように、賞球コマンドがあるか否かを判定する（ステップ S650）。この判定は、図 37 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S560 のコマンド解析処理で解析したコマンドに基づいて行う。具体的には、その解析したコマンドは受信コマンド情報として払出制御内蔵 RAM の受信コマンド情報記憶領域に記憶されている。ステップ S650 では、払出制御プログラムが、この受信コマンド情報記憶領域から受信コマンド情報を読み出して賞球コマンドであるか否かの判定を行う。

10

【0659】

ステップ S650 で受信コマンド情報が賞球コマンドでないときには、払出制御プログラムは、そのままこのルーチンを終了する一方、ステップ S650 で受信コマンド情報が賞球コマンドであるときには、払出制御プログラムは、この賞球コマンドに対応する賞球数 PBV を、賞球数情報テーブルから読み出す（ステップ S652）。この賞球数情報テーブルは、その詳細な説明を後述するが、賞球コマンドと賞球数 PBV とを対応付けて払出内蔵 ROM に予め記憶されている情報テーブルである。

20

【0660】

ステップ S652 に続いて、払出制御プログラムは、払出制御内蔵 RAM から賞球ストック数 PBS を読み出す（ステップ S654）。この賞球ストック数 PBS は、賞球装置 740 で遊技球を未だ払い出していない数、つまり未払い出しの球数を表しており、本実施形態では、2 バイト（16 ビット）の記憶容量を有している。これにより、賞球ストック数 PBS は、値 0 ～ 値 32767 個までの未払い出しの球数を記憶することができるようになっている。なお、賞球ストック数 PBS は、払出制御内蔵 RAM の賞球情報記憶領域に記憶されている。ステップ S652 では、この賞球情報記憶領域から賞球ストック数 PBS を読み出している。

30

【0661】

払出制御プログラムは、ステップ S654 で読み出した賞球ストック数 PBS にステップ S652 で読み出した賞球数 PBV を加算し（ステップ S656）、このルーチンを終了する。なお、ステップ S656 で加算したあと、ステップ S650 で読み出した賞球コマンドを受信コマンド情報記憶領域から消去する。

【0662】

[13-6-2. 貸球用賞球ストック数加算処理]

次に、貸球用賞球ストック数加算処理について説明する。この貸球用賞球ストック数加算処理が開始されると、払出制御基板 4110 における払出制御部 4120 では、払出制御プログラムが、払出制御 MPU 4120a の制御の下、図 43 に示すように、貸球要求信号があるか否かを判定する（ステップ S660）。この判定は、図 37 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S550 のポート入力処理で CR ユニット 6 からの貸球要求信号に基づいて行われる。具体的には、その貸球要求信号は入力情報として払出制御内蔵 RAM の入力情報記憶領域に記憶されている。ステップ S660 では、払出制御プログラムは、この入力情報記憶領域から入力情報を読み出して貸球要求信号があるか否かの判定を行う。

40

【0663】

ステップ S660 で貸球要求信号がないときには、払出制御プログラムは、そのままこのルーチンを終了する一方、ステップ S660 で貸球要求信号があるときには、払出制御

50

プログラムは、上述した払出制御内蔵RAMの賞球情報記憶領域から賞球ストック数PBSを読み出し（ステップS662）、この賞球ストック数PBSに貸球数RBVを加算し（ステップS664）、このルーチンを終了する。貸球数RBVは固定値であり、払出内蔵ROMに予め記憶されている。本実施形態では、貸球数RBVとして値25が設定されている。なお、ステップS664で加算したあと、払出制御プログラムは、ステップS660で読み出した貸球要求信号を入力情報記憶領域から消去する。また、本実施形態では、賞球を優先している（賞球と貸球とを区別して管理している）ため、貸球要求信号があるときであっても、貸球要求信号を保持し、賞球の払い出しの完了をもって貸球の払い出しを行う。したがって、本実施形態では、賞球ストック数PBSが値0になってから貸球の払い出しを行うようになっている。

10

【0664】

[13-7. ストック監視処理]

次に、ストック監視処理について説明する。このストック監視処理は、遊技者が遊技中に、図1に示したファールカバーユニット540の収容空間が貯留された遊技球で満タンにした状態（ストックした状態）で遊技を続けていないか監視する処理である。

【0665】

ストック監視処理が開始されると、払出制御基板4110における払出制御部4120では、払出制御プログラムが、払出制御MPU4120aの制御の下、図44に示すように、上述した払出制御内蔵RAMの賞球情報記憶領域から賞球ストック数PBSを読み出し（ステップS670）、読み出した賞球ストック数PBSが注意的しきい値TH以上であるか否かを判定する（ステップS672）。注意的しきい値THは、固定値であり、払出内蔵ROMに予め記憶されている。本実施形態では、注意的しきい値THとして値50が設定されている。

20

【0666】

ステップS672で賞球ストック数PBSが注意的しきい値TH以上であるときには、払出制御プログラムは、注意フラグCA-FLGに値1をセットし（ステップS674）、このルーチンを終了する。この注意フラグCA-FLGは、遊技者がファールカバーユニット540の収容空間に遊技球のストックを開始し、遊技球の未払い出し数（上述した賞球ストック数）が注意的しきい値TH以上に達している旨を示すフラグであり、注意的しきい値TH以上に達しているとき値1、注意的しきい値TH以上に達していないとき値0にそれぞれ設定される。

30

【0667】

一方、ステップS672で賞球ストック数PBSが注意的しきい値TH未満であるときには、払出制御プログラムは、注意フラグCA-FLGに値0をセットし（ステップS676）、このルーチンを終了する。

【0668】

遊技状態が大当たりとなり、遊技者がリラックスして図14に示した遊技盤側液晶表示装置1900及び上皿側液晶表示装置470で繰り広げられる演出に見入ったりしていると、遊技者は、うっかりして1ラウンドの間、賞球として払い出された遊技球を、図7に示した、下皿302から下皿球抜きボタン354を操作して抜かないことがある。この状態で遊技を続けると、下皿302が遊技球で満タンとなり、そしてファールカバーユニット540の収容空間に遊技球が溜まり出す。ファールカバーユニット540の収容空間が遊技球で満タンになると、上述したように、賞球ストック数PBSの値が増加して注意的しきい値TH以上となり、注意演出として扉枠5に設けた各種装飾基板の複数のLEDが点滅する。この点滅によって、例えばホールの店員に対して遊技者の遊技を注意する旨を伝えることができる。これにより、ホールの店員は遊技者に下皿302から遊技球を抜く旨を伝えることができ、遊技者は下皿302（ファールカバーユニット540の収容空間）に遊技球を満タンにした状態で遊技を継続することを防止することができる。

40

【0669】

なお、本実施形態では、注意的しきい値THは、1バイト（8ビット）で表せる上限値

50

255の約5分の1に相当する値50に設定されている。これにより、ホールの店員に対してできるだけ早い段階で遊技者の遊技に注意を促す旨を伝えることができるようになっている。

【0670】

〔13-8. 払出球がみ動作判定設定処理〕

次に、払出球がみ動作判定設定処理について説明する。この払出球がみ動作判定設定処理は、払出モータ744で遊技球を、図7に示した、上皿301や下皿302に払い出すか、球がみ動作を行うか、又はこのような払い出しや排出等を行わないか、いずれかに設定する処理である。

【0671】

払出球がみ動作判定設定処理が開始されると、払出制御基板4110における払出制御部4120では、払出制御プログラムが、払出制御MPU4120aの制御の下、図45に示すように、上述した払出制御内蔵RAMの回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報RSW-HISTを読み出す（ステップS680）。

【0672】

ステップS680に続いて、払出制御プログラムは、図12に示した回転角スイッチ752からの検出信号があるか否かを判定する（ステップS682）。この判定は、ステップS680で読み出した回転角スイッチ検出履歴情報RSW-HISTが定位置判定値と一致しているか否かを判定する。この定位置判定値は、上述したように、払出内蔵ROMに記憶されており、本実施形態では、「00001111B（「B」はビットを表す。）」であり、上位4ビットのB7～B4が値0、下位4ビットのB3～B0が値1となっている。ステップS682の判定では、回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているか否かの判定を行う。

【0673】

ステップS682で、払出制御プログラムは、ステップS680で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているときには、リトライエラーフラグRTERR-FLGが値1であるか否かを判定する（ステップS684）。このリトライエラーフラグRTERR-FLGは、後述するリトライ動作が異常動作しているか否かを示すフラグであり、リトライ動作が異常動作しているとき値1、リトライ動作が異常動作していないとき（リトライ動作が正常動作している）とき値0にそれぞれ設定される。

【0674】

ステップS682で、ステップS680で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致していないときには、又は、ステップS684で、リトライエラーフラグRTERR-FLGが値1でない（値0である）とき、つまりリトライ動作が異常動作していないときには、払出制御プログラムは、球がみ中フラグPBE-FLGが値1であるか否かを判定する（ステップS686）。この球がみ中フラグPBE-FLGは、払出モータ744の回転軸の回転が伝達される払出回転体による球がみ状態が生じているか否かを示すフラグであり、払出モータ744が球がみ動作を行っているとき値1、球がみ動作を行っていないとき値0にそれぞれ設定される。

【0675】

ステップS686で球がみ中フラグPBE-FLGが値1でない（値0である）とき、つまり球がみ動作を行っていないときには、払出制御プログラムは、上述した払出制御内蔵RAMの賞球情報記憶領域から賞球ストック数PBSを読み出し（ステップS688）、読み出した賞球ストック数PBSが値0より大きいかなんかを判定する（ステップS690）。この判定では、払出モータ744による遊技球の払い出しにおいて未払い出しの球数があるか否かが判定されている。

【0676】

10

20

30

40

50

ステップS 6 9 0で賞球ストック数P B Sが値0より大きいとき、つまり未払い出しの球数があるときには、払出制御プログラムは、ファールカバーユニット5 4 0の収容空間が貯留された遊技球で満タンであるか否かを判定する（ステップS 6 9 2）。この判定では、図3 7に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS 5 5 6の満タン及び球切れチェック処理で記憶された満タン情報に基づいて行われる。具体的には、満タン情報は上述した払出制御内蔵R A Mの状態情報記憶領域に記憶されている。ステップS 6 9 2では、この状態情報記憶領域から満タン情報を読み出してファールカバーユニット5 4 0の収容空間が貯留された遊技球で満タンであるか否かを判定する。

【0 6 7 7】

ステップS 6 9 2でファールカバーユニット5 4 0の収容空間が貯留された遊技球で満タンでないときには、払出制御プログラムが後述する払出設定処理を行い（ステップS 6 9 4）、このルーチンを終了する。この払出設定処理では、上皿3 0 1や下皿3 0 2に遊技球を払い出す払出動作を行う。

【0 6 7 8】

一方、ステップS 6 9 2でファールカバーユニット5 4 0の収容空間が貯留された遊技球で満タンであるときには、払出制御プログラムは、そのままこのルーチンを終了する。本実施形態のパチンコ遊技機1では、ファールカバーユニット5 4 0の収容空間が貯留された遊技球で満タンになると、払出モータ7 4 4を強制停止する。この払出モータ7 4 4が強制停止中に賞球が発生すると、払出モータ7 4 4による未払い出しの球数が増え、図4 2に示した賞球用賞球ストック数加算処理によって賞球ストック数P B Sが加算されて増加することとなる。

【0 6 7 9】

一方、ステップS 6 9 0で賞球ストック数P B Sが値0より大きくない（値0である）とき、つまり未払い出しの球数がないときには、払出制御プログラムは、そのままこのルーチンを終了する。これにより、遊技球の払い出しを行わない。

【0 6 8 0】

一方、ステップS 6 8 6で球がみ中フラグP B E - F L Gが値1、つまり球がみ動作を行っているときには、払出制御プログラムが、後述する球がみ動作設定処理を行い（ステップS 7 0 0）、このルーチンを終了する。この球がみ動作設定処理では、賞球装置7 4 0の払出回転体による球がみ状態を解消する球がみ動作を行う。

【0 6 8 1】

一方、ステップS 6 8 4で、リトライエラーフラグR T E R R - F L Gが値1であるとき、つまりリトライ動作が異常動作しているときには、払出制御プログラムは、払出モータ7 4 4への駆動信号の出力停止（停止）を設定する（ステップS 7 0 2）。この設定では、払出モータ7 4 4に駆動信号を停止する駆動情報を設定して上述した払出制御内蔵R A Mの出力情報記憶領域に記憶する。

【0 6 8 2】

ステップS 7 0 2に続いて、払出制御プログラムは、C Rユニット6へのエラー状態の出力を設定し（ステップS 7 0 4）、このルーチンを終了する。ステップS 7 0 4では、現在、球貸しができない状態となっている旨をC Rユニット6に伝えるために、払出制御プログラムが、払出制御M P U 4 1 2 0 aの制御の下、C Rユニット6と通信中でないとき（C Rユニット6からのB R D Yの論理がL O W、つまり立ち下がって保持されているとき）にはP R D Y信号の論理をL O W、つまり立ち下げた状態を保持し、P R D Y信号の論理の状態をP R D Y信号出力設定情報に設定してC R通信情報記憶領域に記憶する。これにより、図3 7の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS 5 5 4のC R通信処理で、払出制御内蔵R A Mに記憶されているC R通信情報記憶領域からP R D Y信号出力設定情報を読み出してこの読み出したP R D Y信号出力設定情報、つまり論理がL O WであるP R D Y信号を、払出制御部4 1 2 0の払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子から遊技球等貸出装置接続端子板8 6 9を介してC

10

20

30

40

50

Rユニット6に出力する。一方、CRユニット6と通信中であるとき（CRユニット6からのBRDYの論理がHI、つまり立ち上がって保持されているとき）にはEXS信号の論理の状態を維持し、EXS信号の論理の状態をEXS信号出力設定情報に設定してCR通信情報記憶領域に記憶する。これにより、図37の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS554のCR通信処理で、払出制御内蔵RAMに記憶されているCR通信情報記憶領域からEXS信号出力設定情報を読み出してこの読み出したEXS信号出力設定情報、つまり論理が維持されたEXS信号を、払出制御MPU4120aの所定の出力ポートの出力端子から遊技球等貸出装置接続端子板869を介してCRユニット6に出力する。なお、「EXS信号の論理の状態を維持」とは、EXS信号の論理がLOWである（EXS信号が立ち下がって保持されている）ときにはその論理LOWを維持し、EXS信号の論理がHIである（EXS信号が立ち上がっている保持されている）ときにはその論理HIを維持することである。

10

【0683】

[13-8-1. 払出設定処理]

次に、払出設定処理について説明する。この払出設定処理では、払出モータ744を駆動して遊技球を払い出す設定を行う処理である。

【0684】

払出設定処理が開始されると、払出制御基板4110における払出制御部4120では、払出制御プログラムが、払出制御MPU4120aの制御の下、図46に示すように、払出制御内蔵RAMから駆動指令数DRVを読み出す（ステップS710）。この駆動指令数DRVは、払出モータ744で払い出す遊技球の球数を指令するものであり、賞球ストック数PBSと同値である。なお、駆動指令数DRVは、払出制御内蔵RAMの賞球情報記憶領域に記憶されている。ステップS710では、この賞球情報記憶領域から駆動指令数DRVを読み出している。

20

【0685】

ステップS710に続いて、払出制御プログラムは、駆動指令数DRVが値0であるか否かを判定する（ステップS712）。この判定は、払出モータ744で払い出す遊技球の球数が残っているか否かを駆動指令数DRVに基づいて判定される。

【0686】

ステップS712で駆動指令数DRVが値0であるとき、つまり払出モータ744で払い出す遊技球の球数がゼロ個であるときには、払出制御プログラムは、払出モータ744への駆動信号の出力停止（停止）を設定する（ステップS714）。この設定では、払出モータ744に駆動信号を停止する駆動情報が設定されて、上述した払出制御内蔵RAMの出力情報記憶領域に記憶される。

30

【0687】

ステップS714に続いて、払出制御プログラムは、払出制御内蔵RAMの賞球情報記憶領域から賞球ストック数PBSを読み出し（ステップS716）、実球計数PBを読み出す（ステップS718）。この実球計数PBは、払出モータ744が実際に払い出した遊技球の球数をカウントしたものである。このカウントは、その詳細な説明を後述するが、図37に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS550のポート入力処理で図12に示した計数スイッチ751からの検出信号に基づいて行う。なお、実球計数PBは、払出制御内蔵RAMの賞球情報記憶領域に記憶されている。ステップS718では、この賞球情報記憶領域から実球計数PBを読み出している。

40

【0688】

ステップS718に続いて、払出制御プログラムは、ステップS716で読み出した賞球ストック数PBSからステップS718で読み出した実球計数PBを引いた値を、賞球ストック数PBS及び駆動指令数DRVにセットし（ステップS720）、実球計数PBに値0をセットし（ステップS722）、このルーチンを終了する。なお、駆動指令数DRV及び実球計数PBが値0であるときには、ステップS722では、ステップS716で読み出した賞球ストック数PBSの値がそのまま駆動指令数DRVにセットされる。

50

【0689】

一方、ステップS712で駆動指令数DRVが値0でないとき、つまり払出モータ744で払い出す遊技球の球数があるときには、払出制御プログラムは、払出モータ744への駆動信号の出力を設定する。(ステップS724)。この設定では、払出モータ744に駆動信号を停止する駆動情報が設定されて払出制御内蔵RAMの出力情報記憶領域に記憶される。

【0690】

ステップS724に続いて、払出制御プログラムは、駆動指令数DRVから値1だけ引き(デクリメントし、ステップS726)、計数スイッチ751からの検出信号があるか否かを判定する(ステップS728)。この判定は、図37に示した払出制御部電源投入時処理(払出制御部メイン処理)におけるステップS550のポート入力処理において計数スイッチ751からの検出信号に基づいて行われる。具体的には、その検出信号は入力情報として払出制御内蔵RAMの入力情報記憶領域に記憶されている。ステップS728では、払出制御プログラムが、この入力情報記憶領域から入力情報を読み出して計数スイッチ751からの検出信号があるか否かの判定を行う。

【0691】

ステップS728で計数スイッチ751からの検出信号があるときには、払出制御プログラムが、実球計数PBに値1だけ足し(インクリメントし、ステップS730)、このルーチンを終了する。ステップS730で実球計数PBをインクリメントすることで実球計数PBをカウントアップすることとなる。

【0692】

一方、ステップS728で計数スイッチ751からの検出信号がないときには、払出制御プログラムが、そのままこのルーチンを終了する。このように、払出制御プログラムは、払出制御MPU4120aの制御の下、ステップS726で駆動指令数DRVをデクリメントする場合であって、ステップS728の判定で計数スイッチ751からの検出信号がないとき、つまり実球計数PBにインクリメントしない場合には、払出モータ744の回転軸の回転が伝達される払出回転体の凹部に遊技球が受け止められていなかったために遊技球を1球が払い出すことができなかつたと判断する。そこで、払出制御プログラムは、その払い出されるはずの1球をもう一度払い出すために、上述したステップS720で、賞球ストック数PBSから実球計数PBを引いた値を駆動指令数DRVにセットする。これにより、ステップS728の判定で計数スイッチ751からの検出信号がないとき、つまり実球計数PBにインクリメントしないときには、その払い出されるはずの1球である値1を賞球ストック数PBSに含めることができ、換言すれば、その払い出されるはずの1球である値1を賞球ストック数PBSにまるめ込むことができるため、その払い出されるはずの1球を再び払い出すリトライ動作を行うことができる。このリトライ動作を行うことによって、遊技者への遊技球の未払い出しが生ずるおそれを極めて小さくすることができ、遊技球の未払い出しによる遊技者の不利益を防止することができる。

【0693】

[13-8-2. 球がみ動作設定処理]

次に、球がみ動作設定処理について説明する。この球がみ動作設定処理では、賞球装置740の払出モータ744の回転軸の回転が伝達される払出回転体による球がみ状態を解消する設定を行う処理である。

【0694】

球がみ動作設定処理が開始されると、払出制御基板4110における払出制御部4120では、払出制御プログラムが、払出制御MPU4120aの制御の下、図47に示すように、球がみ判定時間が経過したか否かを判定する(ステップS750)。この判定は、図37に示した払出制御部電源投入時処理(払出制御部メイン処理)におけるステップS552のタイマ更新処理で減算された球がみ判定時間に基づいて行われる。具体的には、その球がみ判定時間は、時間管理情報として上述した払出制御内蔵RAMの時間管理情報記憶領域に記憶されている。ステップS750では、この時間管理情報記憶領域から時間

10

20

30

40

50

管理情報を読み出して球がみ判定時間が経過したか否かを判定する。

【0695】

ステップS750で球がみ判定時間が経過していないときには、払出制御プログラムは、上述した払出制御内蔵RAMの回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報RSW-HISTを読み出す（ステップS752）。

【0696】

ステップS752に続いて、払出制御プログラムは、上述した回転角スイッチ752からの検出信号があるか否かを判定する（ステップS754）。この判定は、ステップS752で読み出した回転角スイッチ検出履歴情報RSW-HISTが定位置判定値と一致しているか否かが判定される。この定位置判定値は、上述したように、払出内蔵ROMに記憶されており、本実施形態では、「00001111B（「B」はビットを表す。）」であり、上位4ビットのB7～B4が値0、下位4ビットのB3～B0が値1となっている。ステップS754の判定では、回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているか否かの判定を行う。

10

【0697】

ステップS754で、ステップS752で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致していないときには、払出制御プログラムは、球がみ動作を行うよう払出モータ744への駆動信号の出力を設定し（ステップS756）、このルーチンを終了する。この設定では、払出モータ744に駆動信号を出力する駆動情報が設定されて上述した払出制御内蔵RAMの出力情報記憶領域に記憶される。

20

【0698】

一方、ステップS754で、ステップS752で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているときには、払出制御プログラムは、払出モータ744への駆動信号の停止を設定する（ステップS758）。この設定では、払出モータ744に駆動信号を停止する駆動情報が設定されて払出制御内蔵RAMの出力情報記憶領域に記憶される。

【0699】

ステップS758に続いて、払出制御プログラムは、球がみ動作の終了として球がみ中フラグPBE-FLGに値0をセットし（ステップS760）、このルーチンを終了する。この球がみ中フラグPBE-FLGは、払出回転体による球がみ状態が生じているか否かを示すフラグであり、払出モータ744が球がみ動作を行っているとき値1、球がみ動作を行っていないとき（球がみ動作の終了）値0にそれぞれ設定される。

30

【0700】

一方、ステップS750で球がみ判定時間が経過したときには、払出制御プログラムは、払出モータ744への駆動信号の停止を設定する（ステップS762）。この設定では、払出モータ744に駆動信号を停止する駆動情報を設定して払出制御内蔵RAMの出力情報記憶領域に記憶する。

【0701】

ステップS762に続いて、払出制御プログラムは、CRユニット6へのエラー状態の出力を設定する（ステップS764）。ここでは、現在、球貸しができない状態となっている旨をCRユニット6に伝えるために、払出制御MPU4120aは、CRユニット6と通信中でないとき（CRユニット6からのBRDYの論理がLOW、つまり立ち下がって保持されているとき）にはPRDY信号の論理をLOW、つまり立ち下げた状態を保持し、PRDY信号の論理の状態をPRDY信号出力設定情報に設定してCR通信情報記憶領域に記憶する。これにより、図37の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS554のCR通信処理で、払出制御内蔵RAMに記憶されているCR通信情報記憶領域からPRDY信号出力設定情報を読み出してこの読み出したPRDY信号出力設定情報、つまり論理がLOWであるPRDY信号を、払出制御部4120の払

40

50

出制御MPU4120aの所定の出力ポートの出力端子から遊技球等貸出装置接続端子板869を介してCRユニット6に出力する。一方、CRユニット6と通信中であるとき（CRユニット6からのBRDYの論理がHI、つまり立ち上がって保持されているとき）にはEXS信号の論理の状態を維持し、EXS信号の論理の状態をEXS信号出力設定情報に設定してCR通信情報記憶領域に記憶する。これにより、図37の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS554のCR通信処理で、払出制御内蔵RAMに記憶されているCR通信情報記憶領域からEXS信号出力設定情報を読み出してこの読み出したEXS信号出力設定情報、つまり論理が維持されたEXS信号を、払出制御MPU4120aの所定の出力ポートの出力端子から遊技球等貸出装置接続端子板869を介してCRユニット6に出力する。なお、「EXS信号の論理の状態を維持」とは、上述したように、EXS信号の論理がLOWである（EXS信号が立ち下がって保持されている）ときにはその論理LOWを維持し、EXS信号の論理がHIである（EXS信号が立ち上がっている保持されている）ときにはその論理HIを維持することである。

10

【0702】

ステップS764に続いて、払出制御プログラムは、球がみ動作の終了として球がみ中フラグPBE-FLGに値0をセットし（ステップS766）、このルーチンを終了する。

【0703】

[13-9. リトライ動作監視処理]

次に、リトライ動作監視処理について説明する。このリトライ動作監視処理では、払い出されるはずの遊技球を再び払い出すリトライ動作が正常に行われているか否かを監視する処理である。

20

【0704】

リトライ動作監視処理が開始されると、払出制御基板4110における払出制御部4120では、払出制御プログラムが、払出制御MPU4120aの制御の下、図48に示すように、上述した払出制御内蔵RAMの回転角スイッチ履歴情報記憶領域から回転角スイッチ検出履歴情報RSW-HISTを読み出す（ステップS770）。

【0705】

ステップS770に続いて、払出制御プログラムは、上述した回転角スイッチ752からの検出信号があるか否かを判定する（ステップS772）。この判定は、ステップS770で読み出した回転角スイッチ検出履歴情報RSW-HISTが定位置判定値と一致しているか否かを判定する。この定位置判定値は、上述したように、払出制御内蔵ROMに記憶されており、本実施形態では、「00001111B（「B」はビットを表す。）」であり、上位4ビットのB7～B4が値0、下位4ビットのB3～B0が値1となっている。ステップS772の判定では、回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているか否かの判定を行う。

30

【0706】

ステップS772において、ステップS770で読み出した回転角スイッチ検出履歴情報RSW-HISTの下位4ビットB3～B0と定位置判定値の下位4ビットB3～B0とが一致しているときには、払出制御プログラムは、不整合カウンタINCCに値1だけ足す（インクリメントする、ステップS774）。この不整合カウンタINCCは、払出モータ744の回転軸の回転が伝達される払出回転体の凹部に受け止められて払い出された遊技球の球数と、計数スイッチ751で検出された球数と、の差を算出するためのカウンタであり、通常、払出回転体の凹部に受け止められて払い出された遊技球の球数と、計数スイッチ751で検出された球数と、が一致しているため、値0となる。払出制御プログラムは、図46に示した払出設置処理において、リトライ動作を行うため、このリトライ動作によって、払出回転体の凹部に受け止められて払い出された遊技球の球数と、実際に計数スイッチ751で検出された球数と、の不一致によるつじつまの合わない遊技球の払い出しを、繰り返し行っているか否かを不整合カウンタINCCで監視して判断してい

40

50

る。なお、不整合カウンタ I N C C は、払出制御内蔵 R A M の賞球情報記憶領域に記憶されている。ステップ S 7 7 4 では、払出制御プログラムは、この賞球情報記憶領域に記憶されている不整合カウンタ I N C C をインクリメントしている。

【0707】

ステップ S 7 7 4 に続いて、又はステップ S 7 7 2 で、ステップ S 7 7 0 で読み出した回転角スイッチ検出履歴情報 R S W - H I S T の下位 4 ビット B 3 ~ B 0 と定位置判定値の下位 4 ビット B 3 ~ B 0 とが一致していないときには、払出制御プログラムは、計数スイッチ 7 5 1 からの検出信号があるか否かを判定する（ステップ S 7 7 6）。この判定は、図 3 7 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 5 0 のポート入力処理で計数スイッチ 7 5 1 からの検出信号に基づいて行う。具体的には、その検出信号は、上述したように、入力情報として上述した払出制御内蔵 R A M の入力情報記憶領域に記憶されている。ステップ S 7 7 6 では、払出制御プログラムが、この入力情報記憶領域から入力情報を読み出して計数スイッチ 7 5 1 からの検出信号があるか否かの判定を行う。

10

【0708】

ステップ S 7 7 6 で計数スイッチ 7 5 1 からの検出信号があるときには、払出制御プログラムは、払出制御内蔵 R A M の賞球情報記憶領域に記憶されている不整合カウンタ I N C C から値 1 だけ引く（デクリメントし、ステップ S 7 7 8）。

【0709】

ステップ S 7 7 8 に続いて、又はステップ S 7 7 6 で計数スイッチ 7 5 1 からの検出信号がないときには、払出制御プログラムは、不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さいか否かの判定する（ステップ S 7 8 0）。パチンコ遊技機 1 では、リトライ動作によるつじつまの合わない遊技球が 1 球払い出される確率が数百万分の 1 程度であることが実験によって得られており、本実施形態では、不整合しきい値 I N C T H として値 5 が設定されている。

20

【0710】

図 3 7 の払出制御部電源投入時処理におけるステップ S 5 3 0 の払出制御内蔵 R A M の作業領域を設定する処理において、上述したように、復電時に、払出制御内蔵 R A M に記憶されている払出バックアップ情報である、賞球情報記憶領域に記憶されている不整合カウンタ I N C C に基づいてこのリトライ動作監視処理に使用する情報が設定される。この処理によって、例えば、瞬停又は停電しても、復電時における不整合カウンタ I N C C 等の値を、払出バックアップ情報として記憶した、瞬停又は停電する直前における不整合カウンタ I N C C 等の値に復元することができるようになっている。これにより、ステップ S 7 8 0 の判定では、瞬停又は停電する直前まで行っていた、賞球装置 7 4 0 による遊技球の払出動作（リトライ動作）の監視を、復電時から継続することができるようになっている。このため、例えば、瞬停又は停電する直前において、ステップ S 7 8 0 の判定で不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さいときには、リトライ動作が正常動作していると判断し、つまり賞球装置 7 4 0 による遊技球の払出動作が正常状態であると判断し、復電時においても、ステップ S 7 8 0 の判定で賞球装置 7 4 0 による遊技球の払出動作が正常状態であると判断することができる。一方、ステップ S 7 8 0 の判定で不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さくないときには、リトライ動作が異常動作していると判断し、つまり賞球装置 7 4 0 による遊技球の払出動作が異常状態であると判断し、復電時においても、ステップ S 7 8 0 の判定で賞球装置 7 4 0 による遊技球の払出動作が異常状態であると判断することができる。

30

40

【0711】

ステップ S 7 8 0 で不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さいときには、そのままこのルーチンを終了する。一方、ステップ S 7 8 0 で不整合カウンタ I N C C の値が不整合しきい値 I N C T H より小さくないとき、つまり不整合カウンタ I N C C の値が不整合しきい値 I N C T H 以上であるときには、払出制御プログラムは、「リトライエラー」である旨を報知するために、払出制御基板 4 1 1 0 に実装されている

50

セグメント表示器であるエラーLED表示器860bに数字「5」を表示するリトライエラー情報を設定して上述した払出制御内蔵RAMの状態情報記憶領域にセット（記憶）する（ステップS782）。一方、「賞球ストック中」である旨を報知する場合には、払出制御プログラムは、エラーLED表示器860bに数字「9」を表示する賞球ストック中情報を設定して上述した払出制御内蔵RAMの状態情報記憶領域にセット（記憶）する（ステップS782）。

【0712】

ステップS782に続いて、払出制御プログラムは、払出制御内蔵RAMの賞球情報記憶領域に記憶されている不整合カウンタINCCに値0（初期値0）をセットする（ステップS784）。ステップS784では、不整合カウンタINCCは、ステップS780で不整合カウンタINCCの値が不整合しきい値INCTHより小さくないとき、つまり不整合カウンタINCCの値が不整合しきい値INCTH以上であるときには、この内的要因が発生したことを契機として初期化されるようになっている。なお、不整合カウンタINCCは、電源投入時において操作スイッチ860aがRAMクリアするために操作されると、この外的要因が発生したことを契機として初期化されるようになっている。操作スイッチ860aが電源投入時に操作されると、上述したように、その操作に対応した操作信号がRAMクリア信号として図11に示した主制御基板4100の主制御MPU4100aに入力される。上述したメイン制御プログラムは、主制御MPU4100aの制御の下、上述したように、主制御内蔵RAMに記憶されている各種情報をすべて消去し、RAMクリア報知コマンドを、図11に示した周辺制御基板4140に出力する。これにより、図5に示した本体枠3に設けたスピーカボックス820に収容されるスピーカ及び図2に示した扉枠5に設けたスピーカ130からRAMクリア報知音が流れるようになっている。

【0713】

ステップS784に続いて、リトライエラーフラグRTERR-FLGに値1をセットし（ステップS786）、このルーチンを終了する。このリトライエラーフラグRTERR-FLGは、リトライ動作が異常動作しているか否かを示すフラグであり、リトライ動作が異常動作しているとき値1、リトライ動作が異常動作していないとき（リトライ動作が正常動作している）とき値0にそれぞれ設定される。

【0714】

なお、払出制御プログラムは、払出制御MPU4120aの制御の下、ステップS782で払出制御内蔵RAMの出力情報記憶領域にセット（記憶）したリトライエラー情報（或いは賞球ストック中情報）を、図37に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS566のコマンド送信処理でリトライエラーの状態コマンドを作成して主制御基板4100に送信し、同処理におけるステップS564のLED表示データ作成処理でエラーLED表示器860bに表示する表示データを作成してLED表示情報として出力情報記憶領域に記憶し、同処理におけるステップS548のポート出力処理で出力情報記憶領域に記憶されたLED表示情報に基づいてエラーLED表示器860bに駆動信号を出力し、このエラーLED表示器860bに数字「5」を表示する。状態コマンドを受信した主制御基板4100では、メイン制御プログラムが、図34に示した主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で周辺制御基板4140に送信する。この周辺制御基板4140は、扉枠5に設けた各種装飾基板の複数のLEDを所定の色（本実施形態では、赤色）で発光させる、点灯信号を出力する扉枠側点灯点滅コマンドを図14に示した枠装飾駆動アンプ基板194に出力し、複数のLEDを所定の色で発光させる。この複数のLEDの発光に気付いたホールの店員等は、上述したように、本体枠3を外枠2に対して開放することで払出制御基板4110に実装されたエラーLED表示器860bに数字「5」が表示されることを目視することによって「リトライエラー」が発生していることを確認することができる。これにより、ホールの店員等は、その発生原因を調べるために、計数スイッチ751の不具合や、計数スイッチ751からの払出制御基板4110まで亘る各種ハーネスの断線、各種コ

10

20

30

40

50

ネクタの接触不良等の確認作業を、複数のLEDの発光とエラーLED表示器860bの表示内容とが報知されない場合と比べると、極めて早く行うことができる。

【0715】

また、計数スイッチ751を意図的に非作動状態とすることによって、払出モータ744の回転軸の回転が伝達される払出回転体の凹部に受け止められて払い出された遊技球を検出困難として上述したリトライ動作を強制的に発生させて、このリトライ動作によって払い出される遊技球を不正に獲得する不正行為が行われたとしても、上述した不整合カウンタINCCの値が不整合しきい値INCTH以上となると、扉枠5に設けた各種装飾基板の複数のLEDが発光するため、ホールの店員等がパチンコ遊技機1の状態を確認するために駆け付けることとなる。そうすると、不正行為を行う遊技者は、その行為が発見されないように中断せざるを得なくなり、不正行為による不正な遊技球を継続して獲得することができない。不整合カウンタINCCの値が不整合しきい値INCTHと一致しても、不正行為を行う遊技者が獲得できる遊技球の球数は不整合しきい値INCTHと同一となるため、つまり5球であるため、計数スイッチ751を意図的に非作動状態とする行為によるホールの損害を極めて小さく抑えることができる。

10

【0716】

更に、不整合カウンタINCCは、上述したように、ステップS780で不整合カウンタINCCの値が不整合しきい値INCTHより小さくないとき、つまり不整合カウンタINCCの値が不整合しきい値INCTH以上となったという内的要因が発生したことを契機として初期化されるようになっている。これにより、不整合カウンタINCCは、例えば、エラー解除するために操作スイッチ860aを操作したという外的要因が発生したことを契機として初期化されないようになっている。したがって、操作スイッチ860a等を不正に改造して、その操作信号が払出制御MPU4120aに入力されるようにしても、このような不正行為によって、不整合カウンタINCCが強制的に初期化されない。

20

【0717】

[13-10. 不整合カウンタリセット判定処理]

次に、不整合カウンタリセット処理について説明する。この不整合カウンタリセット処理では、払出モータ744の回転軸の回転が伝達される払出回転体の凹部に受け止められて払い出された遊技球の球数と、計数スイッチ751で検出された球数と、の差を算出する不整合カウンタINCCを、リセットするか否かを判定する処理である。

30

【0718】

不整合カウンタリセット判定処理が開始されると、払出制御基板4110における払出制御部4120では、払出制御プログラムが、払出制御MPU4120aの制御の下、図49に示すように、不整合カウンタリセット判定時間が経過したか否かを判定する（ステップS790）。この判定は、図37に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS552のタイマ更新処理で更新された不整合カウンタリセット判定時間に基づいて行われる。具体的には、その不整合カウンタリセット判定時間は、時間管理情報として上述した払出制御内蔵RAMの時間管理情報記憶領域に記憶されている。ステップS790では、この時間管理情報記憶領域から時間管理情報を読み出して不整合カウンタリセット判定時間が経過したか否かを判定する。

40

【0719】

ステップS790で不整合カウンタリセット判定時間が経過していないときには、払出制御プログラムが、そのままこのルーチンを終了する。一方、ステップS790で不整合カウンタリセット判定時間が経過したときには、払出制御プログラムが不整合カウンタリセット判定時間の初期化を行う（ステップS792）。この初期化によって、不整合カウンタリセット判定時間に初期値である7000s（約2時間）がセットされる。

【0720】

ステップS792に続いて、払出制御プログラムは、上述した払出制御内蔵RAMの賞球情報記憶領域に記憶されている不整合カウンタINCCに値0（初期値0）をセットし

50

(ステップS794)、このルーチンを終了する。不整合カウンタINCCは、上述したように、払出モータ744の回転軸の回転が伝達される払出回転体の凹部に受け止められて払い出された遊技球の球数と、計数スイッチ751で検出された球数と、の差を算出するためのカウンタであり、通常、払出回転体の凹部に受け止められて払い出された遊技球の球数と、計数スイッチ751で検出された球数と、が一致しているため、値0となる。払出制御プログラムは、払出制御MPU4120aの制御によって、図46に示した払出設置処理において、リトライ動作を行うため、このリトライ動作によって、払出回転体の凹部に受け止められて払い出された遊技球の球数と、実際に計数スイッチ751で検出された球数と、の不一致によるつじつまの合わない遊技球の払い出しを、繰り返し行っているか否かを不整合カウンタINCCで監視して判断している。本発明のパチンコ遊技機1

10

【0721】

ここで、パチンコ遊技機1は、上述したように、遊技盤4と、遊技盤4が装着される本体枠3等の枠体と、からなり、遊技盤4を交換(新台入替)することにより遊技仕様を変更できるように構成されているため、賞球装置740を制御する払出制御基板4110、賞球装置740の駆動電源や払出制御基板4110の制御電源を生成する電源基板851は、共通の機能として枠体側に装備されている。払出制御基板4110における払出制御部4120では、払出制御プログラムが、払出制御MPU4120aの制御の下、上述したように、不整合カウンタINCCを監視することによって、リトライ動作を繰り返し行っているか否かの異常動作を判定することができるようになっており、図37に示した払出制御部電源投入時処理における払出制御部電源断時処理では電源遮断時に遮断直前の不整合カウンタINCCを記憶する一方、図36に示した払出制御部電源投入時処理におけるステップS530の処理(RAM作業領域の復電時設定)では電源投入時にその記憶した不整合カウンタINCCから再び処理を開始するようになっている。

20

【0722】

そうすると、電源を遮断してパチンコ遊技機1に装着されている遊技盤4から、この遊技盤4と異なる他の遊技仕様の遊技盤4'に交換して電源を投入する場合には、払出制御基板4110における払出制御部4120の払出制御MPU4120aは、遊技盤4がパチンコ遊技機1に装着されたときに記憶された不整合カウンタINCCから再び処理を開始することとなる。つまり、遊技盤4'が装着されたパチンコ遊技機1を遊技者が遊技すると、交換前の遊技盤4が装着されたパチンコ遊技機1における不整合カウンタINCCをそのまま受け継ぐこととなる。このため、遊技盤4'が装着されたパチンコ遊技機1を遊技者が遊技して、たまたま数百万分の1という確率で、つじつまの合わない遊技球の球数が生じて不整合カウンタINCCが増加し、この不整合カウンタINCCが上述した不整合しき値INCTH以上となると、遊技盤4から遊技盤4'に交換して短い期間で、払出制御MPU4120aによって、リトライ動作の異常動作として判定されるおそれがある。つまり、遊技盤4から遊技盤4'に交換されてから間もない期間で、計数スイッチ751の不具合や、計数スイッチ751からの払出制御基板4110まで亘る各種ハーネスの断線、各種コネクタの接触不良等が生じていないにもかかわらず、突然、リトライ動作の異常動作として判定されるおそれがある。

30

40

【0723】

このように、遊技盤4から遊技盤4'に交換して短い期間でリトライ動作の異常動作として判定されると、交換された遊技盤4'は新しいにもかかわらず、故障しやすいという印象を遊技者に与えかねない。リトライ動作によるつじつまの合わない遊技球が1球払い出される数百万分の1という確率は、パチンコ遊技機1をホールに設置して、1週間、ホールの営業時間中、連続稼働させた場合における、リトライ動作によるつじつまの合わない遊技球が1球払い出される確率と同一であるため、図48に示したリトライ動作監視処理におけるステップS778の処理で不整合カウンタINCCから数百万分の1の確率で値1だけ引かれない状態となる。そうすると、1週間では不整合カウンタINCCに値1

50

がインクリメントされて不整合カウンタ I N C C が値 1 となり、2 週間では不整合カウンタ I N C C にさらに値 1 がインクリメントされて不整合カウンタ I N C C が値 2 となり、3 週間では不整合カウンタ I N C C にさらに値 1 がインクリメントされて不整合カウンタ I N C C が値 3 となり、4 週間では不整合カウンタ I N C C にさらに値 1 がインクリメントされて不整合カウンタ I N C C が値 4 となり、5 週間では不整合カウンタ I N C C にさらに値 1 がインクリメントされて不整合カウンタ I N C C が値 5 となって上述した不整合しきい値 I N C T H と一致することとなる。つまり 5 週間が経過すると、不整合カウンタ I N C C が不整合しきい値 I N C T H と一致するために、払出制御プログラムは、払出制御 M P U 4 1 2 0 a の制御の下、図 4 8 に示したリトライ動作監視処理におけるステップ S 7 7 6 の判定で、計数スイッチ 7 5 1 からの検出信号がないものとして判定することとなり、計数スイッチ 7 5 1 の不具合や、計数スイッチ 7 5 1 からの払出制御基板 4 1 1 0 まで亘る各種ハーネスの断線、各種コネクタの接触不良等が生じていると判断して、図 4 8 に示したリトライ動作監視処理におけるステップ S 7 8 2 の処理で、「リトライエラー」である旨を報知するために、払出制御基板 4 1 1 0 に実装されているセグメント表示器であるエラー L E D 表示器 8 6 0 b に数字「5」を表示するリトライエラー情報を設定して払出制御内蔵 R A M の状態情報記憶領域にセット（記憶）することとなる。

10

【0724】

そこで、払出制御 M P U 4 1 2 0 a は、この不整合カウンタリセット判定処理におけるステップ S 7 9 0 の判定で不整合カウンタリセット判定時間が経過したと判定したときには、つまり 7 0 0 0 s（約 2 時間）ごとに、繰り返し、不整合カウンタリセット判定処理におけるステップ S 7 9 4 の処理で不整合カウンタ I N C C に値 0 を強制的にセット、つまり強制的にリセットすることによって、上述した数百万分の 1 という確率で発生する不整合カウンタ I N C C のインクリメントを無効化している。これにより、計数スイッチ 7 5 1 の不具合や、計数スイッチ 7 5 1 からの払出制御基板 4 1 1 0 まで亘る各種ハーネスの断線、各種コネクタの接触不良等が生じていないにもかかわらず、リトライ動作にエラーが生じている旨を伝えるリトライエラー情報を払出制御内蔵 R A M の状態情報記憶領域にセット（記憶）することを防止することができる。

20

【0725】

なお、計数スイッチ 7 5 1 を意図的に非作動状態とすることによって、払出モータ 7 4 4 の回転軸の回転が伝達される払出回転体の凹部に受け止められて払い出された遊技球を検出困難として上述したリトライ動作を強制的に発生させ、このリトライ動作によって払い出される遊技球を不正に獲得する不正行為が行われても、計数スイッチ 7 5 1 を意図的に短時間繰り返し非作動状態とする場合では、上述したように、不整合カウンタ I N C C の値が不整合しきい値 I N C T H 以上となると、扉枠 5 に設けた各種装飾基板の複数の L E D が発光するため、ホールの店員等がパチンコ遊技機 1 の状態を確認するために駆け付けることとなる。そうすると、不正行為を行う遊技者は、その行為が発見されないように中断せざるを得なくなり、不正行為による不正な遊技球を継続して獲得することができない。一方、不整合カウンタ I N C C の値が不整合しきい値 I N C T H 以上とならないよう計数スイッチ 7 5 1 を意図的に長時間繰り返し非作動状態する場合では、7 0 0 0 s（約 2 時間）ごとに、不整合カウンタ I N C C がリセットされるものの、この間に、不正行為を行う遊技者が獲得できる遊技球の球数は、上述したように、不整合カウンタ I N C C が不整合しきい値 I N C T H までであり、計数スイッチ 7 5 1 を意図的に長時間繰り返し非作動状態としても、不正行為を行う遊技者が獲得できる遊技球の球数を極めて少なくすることができる。

30

40

【0726】

[13-11. エラー解除操作判定処理]

次に、エラー解除操作判定処理について説明する。このエラー解除操作判定処理では、図 1 2 に示した操作スイッチ 8 6 0 a が操作されているか否かを判定する。

【0727】

エラー解除操作判定処理が開始されると、払出制御基板 4 1 1 0 における払出制御部 4

50

120では、払出制御プログラムが、払出制御MPU4120aの制御の下、図50に示すように、操作スイッチ860aがエラー解除するために操作されているか否かを判定する（ステップS800）。この判定は、図37に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS550のポート入力処理で操作スイッチ860aからの操作信号に基づいて行われる。具体的には、その操作信号は入力情報として上述した払出制御内蔵RAMの入力情報記憶領域に記憶されている。ステップS800では、払出制御プログラムが、この入力情報記憶領域から入力情報を読み出して、操作スイッチ860aからの操作信号の論理値がHIであるときにはエラー解除を行うことを指示するものではないと判断して操作スイッチ860aが操作されていないと判定する一方、操作スイッチ860aからの操作信号の論理値がLOWであるときにはエラー解除を行うことを指示するものであると判断して操作スイッチ860aが操作されていると判定する。

10

【0728】

ステップS800で操作スイッチ860aが操作されていないときには、払出制御プログラムは、そのままこのルーチンを終了する一方、ステップS800で操作スイッチ860aが操作されているときには、払出制御プログラムは、エラーフラグ状態確認処理を行う（ステップS802）。このエラーフラグ状態判定処理では、賞球装置740に関する各種エラー情報に対応するエラーフラグの状態を確認する。例えば、リトライ動作が異常動作しているか否かを示すリトライエラーフラグRTEERR-FLGの状態を確認する。このリトライエラーフラグRTEERR-FLGは、上述したように、リトライ動作が異常動作しているとき値1、リトライ動作が異常動作していないとき（リトライ動作が正常動作している）とき値0にそれぞれ設定されるため、払出制御プログラムは、払出制御MPU4120aの制御の下、リトライエラーフラグRTEERR-FLGの値が値0であるか、又は値1であるか、を確認している。

20

【0729】

ステップS802に続いて、払出制御プログラムが状態情報設定処理を行う（ステップS804）。この状態情報設定処理では、ステップS802で確認したエラーフラグに基づいて、エラーフラグの状態が、エラーが生じている旨を示すものである場合には、そのエラーフラグに対応する状態情報を、上述した払出制御内蔵RAMの状態情報記憶領域にセット（記憶）する。これにより、図37に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS566のコマンド送信処理で、上記状態情報記憶領域から各種情報（状態情報）を読み出し、この読み出した状態情報に基づいて状態コマンドを作成して主制御基板4100に送信することとなる。例えば、上述したリトライ動作が異常動作しているか否かを示すリトライエラーフラグRTEERR-FLGが値1であるとき、つまりリトライ動作が異常動作しているときには、リトライ動作にエラーが生じている旨を伝えるリトライエラー情報を、払出制御内蔵RAMの状態情報記憶領域にセット（記憶）すると、図37に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS566のコマンド送信処理で、リトライエラーの状態コマンドを作成して主制御基板4100に送信することとなる。

30

【0730】

なお、リトライエラー情報を受信した主制御基板4100は、メイン制御プログラムが、図34に示した主制御側タイマ割り込み処理におけるステップS92の周辺制御基板コマンド送信処理で周辺制御基板4140に送信し、周辺制御基板4140では、サブ制御プログラムが、リトライ動作にエラーが生じている旨を伝えるリトライ動作エラー報知処理を行う。このリトライ動作エラー報知処理では、「賞球ユニットを確認してください。」、そして「払出制御基板のハーネスを確認してください。」のリトライ動作のエラー報知アナウンスを、所定回数（本実施形態では、2回。）繰り返し図5に示した本体枠3に設けたスピーカボックス820に収容されるスピーカ及び図2に示した扉枠5に設けたスピーカ130から流れることによって、ホールの店員等に報知するようになっている。このリトライ動作のエラー報知アナウンスを聞いたホールの店員等は、図12に示した計数スイッチ751の不具合や、計数スイッチ751からの払出制御基板4110まで亘る各

40

50

種ハーネスの断線、各種コネクタの接触不良等を、本体枠 3 に設けたスピーカボックス 8 2 0 に收容されるスピーカ及び扉枠 5 に設けたスピーカ 1 3 0 からリトライ動作のエラー報知アナウンスが流れない場合と比べると、極めて早く確認することができる。またリトライ動作エラー報知処理では、扉枠 5 に設けた各種装飾基板の複数の LED を所定の色（本実施形態では、赤色）で発光させている。

【0731】

ステップ S 8 0 4 に続いて、払出制御プログラムが解除設定処理を行う（ステップ S 8 0 6）。この解除設定処理では、ステップ S 8 0 2 で確認した各種エラー情報に対応するエラーフラグに基づいて、エラーフラグの状態が、エラーが生じている旨を示すものである場合には、そのエラーフラグに対応するエラーがすでに払出制御基板 4 1 1 0 に実装されているセグメント表示器であるエラー LED 表示器 8 6 0 b によって表示されている内容を強制的に停止したり、球貸しができる状態となっている旨を CR ユニット 6 に伝えるために、上述した PRDY 信号の論理を HI、つまり立ち上げた状態を保持し、払出制御部 4 1 2 0 の払出制御 MPU 4 1 2 0 a の所定の出力ポートの出力端子から遊技球等貸出装置接続端子板 8 6 9 を介して CR ユニット 6 に出力したりする。例えば、上述したリトライ動作が異常動作しているか否かを示すリトライエラーフラグ R T E R R - F L G が値 1 であるとき、つまりリトライ動作が異常動作しているときには、すでにエラー LED 表示器 8 6 0 b によって表示されている「リトライエラー」である旨を報知する数字「5」を強制的に停止するために、上述した払出制御内蔵 RAM の状態情報記憶領域に記憶されているリトライエラー情報を、「正常」である旨を報知する図形「—」が表示される情報に強制的に上書きする。また、球貸しができる状態となっている旨を CR ユニット 6 に伝えるために、PRDY 信号の論理を HI、つまり立ち上がった状態を保持し、払出制御 MPU 4 1 2 0 a の所定の出力ポートの出力端子から遊技球等貸出装置接続端子板 8 6 9 を介して CR ユニット 6 に出力する。

【0732】

ステップ S 8 0 6 に続いて、払出制御プログラムがエラーフラグ初期化処理を行い（ステップ S 8 0 8）、このルーチンを終了する。このエラーフラグ初期化処理では、ステップ S 8 0 2 で確認した各種エラー情報に対応するエラーフラグに基づいて、エラーフラグの状態が、エラーが生じている旨を示すものである場合には、そのエラーフラグを初期化する。例えば、上述したリトライ動作が異常動作しているか否かを示すリトライエラーフラグ R T E R R - F L G が値 1 であるとき、つまりリトライ動作が異常動作しているときには、リトライエラーフラグ R T E R R - F L G に値 0 をセットして初期化する。このとき、上述した、PRDY 信号の論理を HI、つまり立ち上がった状態を保持し、この PRDY 信号の論理の状態を PRDY 信号出力設定情報に設定して CR 通信情報記憶領域に記憶する。これにより、図 3 7 の払出制御部電源投入時処理の払出制御部メイン処理におけるステップ S 5 5 4 の CR 通信処理で、払出制御内蔵 RAM に記憶されている CR 通信情報記憶領域から PRDY 信号出力設定情報を読み出してこの読み出した PRDY 信号出力設定情報、つまり論理が LOW である PRDY 信号を、払出制御 MPU 4 1 2 0 a の所定の出力ポートの出力端子から遊技球等貸出装置接続端子板 8 6 9 を介して CR ユニット 6 に出力する。

【0733】

このように、リトライエラーフラグ R T E R R - F L G は、図 4 8 に示したリトライ動作監視処理におけるステップ S 7 8 0 の判定で、不整合カウンタ I N C C の値が不整合しきい値 I N C T H 以上であるときには、この内的要因が発生したことを契機として同処理のステップ S 7 8 6 の処理でリトライエラーフラグ R T E R R - F L G に値 1 がセットされる一方、操作スイッチ 8 6 0 a が操作されると、これを契機として、つまりこの外的要因が発生したことを契機としてリトライエラーフラグ R T E R R - F L G に値 0 がセットされて初期化されるようになっている。なお、リトライエラーフラグ R T E R R - F L G は、電源投入時において操作スイッチ 8 6 0 a が RAM クリアするために操作されると、これを契機として、つまり操作スイッチ 8 6 0 a がエラーを解除するために RAM クリア

するために操作スイッチ860aが操作された場合と同様に、この外的要因が発生したことを契機として初期化されるようになっている。

【0734】

以上のようにパチンコ遊技機1は、本来、払出動作に関して発生したエラーを解除するために使用されるはずであった操作スイッチ860a（操作スイッチ）を、電源投入時から主制御側メイン処理が実行されるまでの所定時間に亘って、その代わりに、主制御内蔵RAM（遊技記憶部）及び払出制御内蔵RAM（払出記憶部）の初期化を開始させるためのRAMクリア機能を発揮させるための操作部として機能させている。またこのパチンコ遊技機1は、当該所定時間の経過後に、この操作スイッチ860aを、遊技球の払出動作に関して発生したエラーを解除するための操作部として機能させている。ここで、ホール店員が仮にパチンコ機の操作に慣れていない者であっても、遊技機の背面における操作スイッチ860aの位置さえ覚えていれば、この操作スイッチ860aを操作したタイミングに応じて、それが電源投入時から所定時間を経過していれば、遊技球の払出動作に関して発生したエラーを解除する機能を発揮させる一方、操作スイッチ860aを操作したタイミングに応じて、それが電源投入時から所定時間内であれば、記憶部を初期化する機能を発揮させることができる。従って、ホール店員は、このような遊技機においてエラーが発生した場合でも、エラー対応時におけるスイッチ操作の効率化が図られてスイッチ操作に迷うことなく適切に対処することができるため、遊技が中断された遊技者が遊技意欲を損なう前に遊技を再開させることができる。

【0735】

[13-12. CRユニットとの各種信号のやり取り]

次に、図37の払出制御部電源投入時処理の払出制御部メイン処理におけるステップS554のCR通信処理についてタイミングチャートを用いて説明する。このCR通信処理では、図13に示した、払出制御基板4110とCRユニット6との各種信号のやり取りを行う。まず、球貸しによる払出動作時の信号処理について説明し、続けてCRユニット6からの入力信号確認処理について説明する。ここでは、金額として200円分の遊技球の球数（本実施形態では、50球であり、金額として100円分の25球の払出動作を2回行っている。）を貸球数として、図7に示した、上皿301や下皿302に払い出す場合について説明する。なお、CRユニット6からのBRQ信号、BRDY信号及びCR接続信号は、払出制御内蔵RAMの入力情報記憶領域から入力情報を読み出してこの読み出した入力情報に記憶されているものであり、CR通信処理は、割り込みタイマ周期である2msごとに、入力情報からBRQ信号、BRDY信号及びCR接続信号の論理の状態を確認している。

【0736】

[13-12-1. 球貸しによる払出動作時の信号処理]

払出制御基板4110における払出制御部4120の払出制御MPU4120aは、払出制御内蔵RAMのCR通信情報記憶領域からPRDY信号出力設定情報を読み出してこの読み出したPRDY信号出力設定情報が、貸球を払い出すための払出動作が可能である旨を伝えるPRDY信号の論理の状態に設定されている場合には、図51(d)に示すように、貸球を払い出すための払出動作が可能である旨を伝えるために、PRDY信号の論理をHIとして、つまり立ち上げて保持して払出制御部4120の払出制御MPU4120aの所定の出力ポートの出力端子から出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する（タイミングH0）。この状態で、例えば遊技者によって図2に示した貸球ユニット360の貸球ボタン361が押圧操作されると、球貸スイッチ365bのスイッチが入る（ONする）ようになっており、この球貸操作信号が図13に示したTDSとして度数表示板365から遊技球等貸出装置接続端子板869を介してCRユニット6に入力される。このTDSが入力されたCRユニット6は、金額として200円分の遊技球の球数を貸球数として上皿301や下皿302に払い出すため、図51(a)に示すように、貸球要求信号であるBRDYを、CRユニット6から遊技球等貸出装置接続端子板869を介して、払出制御基板4110（払出制御M

P U 4 1 2 0 a) に出力し、その信号を立ち上げて保持する (タイミング H 1)。この B R D Y は、B R D Y 信号として払出制御 M P U 4 1 2 0 a の所定の入力ポートの入力端子に入力される。

【0737】

この B R D Y 信号が入力された払出制御 M P U 4 1 2 0 a は、払出制御プログラムが、図 5 1 (b) に示すように、タイミング H 1 から貸出要望監視時間 H A (本実施形態では、20 ミリ秒 (ms) ~ 58 ms に設定されている。) が経過するまでに、C R ユニット 6 から遊技球等貸出装置接続端子板 8 6 9 を介して、1 回の払出動作で所定の貸球数 (本実施形態では、25 球であり、金額として 100 円に相当する。) を払い出すための 1 回の払出動作開始要求信号である B R Q が立ち上がるか否かを監視する。

10

【0738】

C R ユニット 6 は、金額として 200 円分の遊技球の球数のうち、まず 100 円分の遊技球の球数を貸球数として上皿 301 や下皿 302 に払い出すため、図 5 1 (b) に示すように、タイミング H 1 から貸出要望監視時間 H A が経過するまでに、B R Q を、C R ユニット 6 から遊技球等貸出装置接続端子板 8 6 9 を介して、C R ユニット 6 に出力し、その信号を立ち上げて保持する (タイミング H 2)。この B R Q は、B R Q 信号として払出制御 M P U 4 1 2 0 a の所定の入力ポートの入力端子に入力される。

【0739】

払出制御 M P U 4 1 2 0 a は、図 5 1 (c) に示すように、タイミング H 1 から貸出要望監視時間 H A が経過するまでに B R Q 信号が立ち上がると、タイミング H 2 から B R Q 要望了解 A C K 監視時間 H B (本実施形態では、20 ms ± 1 ms に設定されている。) が経過するまでに、1 回の払出動作を開始した旨を伝えるために、E X S 信号の論理を H I として、つまり立ち上げた状態を保持して払出制御 M P U 4 1 2 0 a の所定の出力ポートの出力端子から出力し、E X S として、遊技球等貸出装置接続端子板 8 6 9 を介して、C R ユニット 6 に出力する (タイミング H 3)。

20

【0740】

この E X S が入力された C R ユニット 6 は、図 5 1 (b) に示すように、タイミング H 3 から貸出指示監視時間 H C (本実施形態では、20 ms ~ 58 ms に設定されている。) が経過するまでに、タイミング H 2 から立ち上げて保持した B R Q を、C R ユニット 6 から遊技球等貸出装置接続端子板 8 6 9 を介して、払出制御基板 4 1 1 0 に出力し、その信号を立ち下げて保持する (タイミング H 4)。

30

【0741】

払出制御 M P U 4 1 2 0 a は、図 5 1 (c) に示すように、タイミング H 4 から払出監視時間 H D (本実施形態では、球払出時間に設定されている。) が経過するまでに、1 回の払出動作を行って所定の貸球数だけ、つまり 100 円分の遊技球の球数を貸球数として上皿 301 や下皿 302 に払い出す。そして払出監視時間 H D が経過すると、タイミング H 3 から立ち上げて保持した E X S 信号を、その論理を L O W として、つまり立ち下げた状態に保持して払出制御 M P U 4 1 2 0 a の所定の出力ポートの出力端子から出力し、E X S として、遊技球等貸出装置接続端子板 8 6 9 を介して、C R ユニット 6 に出力する (タイミング H 5)。

40

【0742】

C R ユニット 6 は、金額として 200 円分の遊技球の球数のうち、残り 100 円分の遊技球の球数を貸球数として上皿 301 や下皿 302 に払い出すため、図 5 1 (b) に示すように、タイミング H 5 から次要求確認タイミング H E (本実施形態では、最大 268 ms に設定されている。) が経過するまでに、B R Q を、C R ユニット 6 から遊技球等貸出装置接続端子板 8 6 9 を介して、払出制御基板 4 1 1 0 (払出制御 M P U 4 1 2 0 a) に出力し、その信号を立ち上げて保持する (タイミング H 6)。

【0743】

払出制御 M P U 4 1 2 0 a は、上述した方法を用いて同様に、残り 100 円分の遊技球の球数を貸球数として上皿 301 や下皿 302 に払い出すと、図 5 1 (c) に示すように

50

、立ち上げて保持したE X S信号を、その論理をL O Wとして、つまり立ち下げた状態に保持して払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子から出力し、E X Sとして、遊技球等貸出装装置接続端子板8 6 9を介して、C Rユニット6に出力する（タイミングH 7）。

【0744】

C Rユニット6は、タイミングH 7からC Rユニット貸出完了監視時間H F（本実施形態では、最大2 6 8 m sに設定されている。）が経過するまでに、図5 1（a）に示すように、タイミングH 1から立ち上げて保持したB R D Yを、C Rユニット6から遊技球等貸出装装置接続端子板8 6 9を介して、払出制御基板4 1 1 0（払出制御M P U 4 1 2 0 a）に出力し、その信号を立ち下げて保持する（タイミングH 8）。

10

【0745】

上述した、貸出要望監視時間H A、B R Q要望了解A C K監視時間H B、貸出指示監視時間H C、払出監視時間H D、次要求確認タイミングH E、C Rユニット貸出完了監視時間H Fは、図3 7に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップS 5 5 2のタイマ更新処理で計時されている。

【0746】

なお、払出制御M P U 4 1 2 0 aは、球切れ、球がみ、計数スイッチエラー、リトライエラー、満タン等が生じているとき場合には、C Rユニット6と通信中でないとき（C Rユニット6からのB R D Yの論理がL O W、つまり立ち下がって保持されているとき）には、図5 1（d）に示すように、タイミングH 1から立ち上げて保持したP R D Y信号を、その論理をL O Wとして、つまり立ち下げた状態に保持して払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子から出力し、P R D Yとして、遊技球等貸出装装置接続端子板8 6 9を介して、C Rユニット6に出力する（タイミングH 9）。一方、C Rユニット6と通信中であるとき（C Rユニット6からのB R D Yの論理がH I、つまり立ち上がって保持されているとき）には、図示しないが、E X S信号の論理の状態を維持し、払出制御M P U 4 1 2 0 aの所定の出力ポートの出力端子から出力し、E X Sとして、遊技球等貸出装装置接続端子板8 6 9を介して、C Rユニット6に出力する。「E X S信号の論理の状態を維持」とは、E X S信号の論理がL O Wである（E X S信号が立ち下がって保持されている）ときにはその論理L O Wを維持し、E X S信号の論理がH Iである（E X S信号が立ち上がっている保持されている）ときにはその論理H Iを維持することである。

20

30

【0747】

このように、C Rユニット6は、払出制御基板4 1 1 0における払出制御部4 1 2 0の払出制御M P U 4 1 2 0 aと各種信号のやり取りを行い、払出制御M P U 4 1 2 0 aが金額として2 0 0円分の遊技球の球数を、金額として1 0 0円分の2 5球の払出動作を2回行うことによって、貸球数が5 0球となる遊技球を上皿3 0 1や下皿3 0 2に払い出している。なお、C Rユニット6の正面側に設けられている、図示しない設定部をホールの店員等が操作して、例えば、金額として1 0 0円分の遊技球の球数を貸球数として上皿3 0 1や下皿3 0 2に払い出すように設定した場合には、払出制御M P U 4 1 2 0 aが金額として1 0 0円分の2 5球の払出動作を1回行い、金額として5 0 0円分の遊技球の球数を貸球数として上皿3 0 1や下皿3 0 2に払い出すように設定した場合には、払出制御M P U 4 1 2 0 aが金額として1 0 0円分の2 5球の払出動作を5回行い、金額として1 0 0円分の遊技球の球数を貸球数として上皿3 0 1や下皿3 0 2に払い出すように設定した場合には払出制御M P U 4 1 2 0 aが金額として1 0 0円分の2 5球の払出動作を1 0回行うこととなる。

40

【0748】

[13-12-2. C Rユニットからの入力信号確認処理]

払出制御基板4 1 1 0における払出制御部4 1 2 0の払出制御M P U 4 1 2 0 aは、上述した貸出要望監視時間H Aが経過しても、C Rユニット6がB R Qを、C Rユニット6から遊技球等貸出装装置接続端子板8 6 9を介して、払出制御基板4 1 1 0に出力し、その信号を立ち上げていない場合や、上述した貸出指示監視時間H Cが経過しても、C Rユニ

50

ット6がBRDYを、CRユニット6から遊技球等貸出装置接続端子板869を介して、払出制御基板4110に出力し、その信号を立ち下げていない場合や、上述した次要求確認タイミングHEが経過しても、CRユニット6がBRQを、CRユニット6から遊技球等貸出装置接続端子板869を介して、払出制御基板4110に出力し、その信号を立ち上げていない場合や、上述したCRユニット貸出完了監視時間HFが経過しても、CRユニット6がBRDYを、CRユニット6から遊技球等貸出装置接続端子板869を介して、払出制御基板4110に出力し、その信号を立ち下げていない場合には、上述した、PRDY及びEXSを用いて、BRQ及びBRDYが正常であるか否かの確認を行う。具体的には、払出制御MPU4120aは、図51(e)、(f)に示すように、BRQ及びBRDYが正常でないと判断すると(タイミングJ0)、このタイミングJ0から所定期間JA(本実施形態では、200ms±1msに設定されている。)の経過後に、PRDY信号の論理をLOWとして、つまり立ち下げた状態を保持して払出制御部4120の払出制御MPU4120aの所定の出力ポートの出力端子から出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力し、EXS信号の論理をLOWとして、つまり立ち下げた状態を保持して払出制御MPU4120aの所定の出力ポートの出力端子から出力し、EXSとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する(タイミングJ1)。

【0749】

続いて払出制御MPU4120aは、タイミングJ1から所定期間JB(本実施形態では、200ms±1msに設定されている。)の経過後に、タイミングJ1から立ち下げて保持したPRDY信号を、その論理をHIとして、つまり立ち上げた状態に保持して払出制御MPU4120aの所定の出力ポートの出力端子から出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する(タイミングJ2)。

【0750】

続いて払出制御MPU4120aは、タイミングJ2から所定期間JC(本実施形態では、100ms±1msに設定されている。)の経過後に、タイミングJ2から立ち上げて保持したPRDY信号を、その論理をLOWとして、つまり立ち下げた状態に保持して払出制御MPU4120aの所定の出力ポートの出力端子から出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する(タイミングJ3)。

【0751】

続いて払出制御MPU4120aは、タイミングJ3から所定期間JD(本実施形態では、100ms±1msに設定されている。)の経過後に、タイミングJ3から立ち下げて保持したPRDY信号を、その論理をHIとして、つまり立ち上げた状態に保持して払出制御MPU4120aの所定の出力ポートの出力端子から出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する(タイミングJ4)。

【0752】

続いて払出制御MPU4120aは、タイミングJ4から所定期間JE(本実施形態では、100ms±1msに設定されている。)の経過後に、タイミングJ4から立ち上げて保持したPRDY信号を、その論理をLOWとして、つまり立ち下げた状態に保持して払出制御MPU4120aの所定の出力ポートの出力端子から出力し、PRDYとして、遊技球等貸出装置接続端子板869を介して、CRユニット6に出力する(タイミングJ5)。

【0753】

続いて払出制御MPU4120aは、タイミングJ5から所定期間JF(本実施形態では、1000ms±1msに設定されている。)の経過後に、タイミングJ5から立ち下げて保持したPRDY信号を、その論理をHIとして、つまり立ち上げた状態に保持して払出制御MPU4120aの所定の出力ポートの出力端子から出力し、PRDYとして

、遊技球等貸出装置接続端子板 8 6 9 を介して、C R ユニット 6 に出力する（タイミング J 6）。

【0754】

上述した、所定期間 J A ～所定期間 J F は、図 3 7 に示した払出制御部電源投入時処理（払出制御部メイン処理）におけるステップ S 5 5 2 のタイマ更新処理で計時されている。

【0755】

[14. 周辺制御基板の各種制御処理]

次に、図 1 1 に示した、主制御基板 4 1 0 0（主制御 M P U 4 1 0 0 a）から各種コマンドを受信する周辺制御基板 4 1 4 0 の各種処理について、図 5 2 ～図 5 6 を参照して説明する。図 5 2 は周辺制御部電源投入時処理の一例を示すフローチャートであり、図 5 3 は周辺制御部 V ブランク割り込み処理の一例を示すフローチャートであり、図 5 4 は周辺制御部 1 m s タイマ割り込み処理の一例を示すフローチャートであり、図 5 5 は周辺制御部コマンド受信割り込み処理の一例を示すフローチャートであり、図 5 6 は周辺制御部停電予告信号割り込み処理の一例を示すフローチャートである。

【0756】

周辺制御基板 4 1 4 0 は、図 1 4 に示したように、周辺制御部 4 1 5 0 と液晶及び音制御部 4 1 6 0 とから構成されており、ここでは、周辺制御部 4 1 5 0 の各種制御処理について説明する。まず、周辺制御部電源投入時処理について説明し、続いて周辺制御部 V ブランク割り込み処理、周辺制御部 1 m s タイマ割り込み処理、周辺制御部コマンド受信割り込み処理、周辺制御部停電予告信号割り込み処理について説明する。なお、本実施形態では、割り込み処理の優先順位として、周辺制御部停電予告信号割り込み処理が最も高く設定され、続いて周辺制御部 1 m s タイマ割り込み処理、周辺制御部コマンド受信割り込み処理、そして周辺制御部 V ブランク割り込み処理という順番に設定されている。

【0757】

[14-1. 周辺制御部の各種制御処理]

[14-1-1. 周辺制御部電源投入時処理]

まず、周辺制御部電源投入時処理について、図 5 2 を参照して説明する。パチンコ遊技機 1 に電源が投入されると、図 1 4 に示した周辺制御部 4 1 5 0 の周辺制御 M P U 4 1 5 0 a は、図 5 2 に示すように、周辺制御部電源投入時処理を行う。この周辺制御部電源投入時処理が開始されると、演出制御プログラムが周辺制御 M P U 4 1 5 0 a の制御の下、初期設定処理を行う（ステップ S 1 0 0 0）。この初期設定処理では、演出制御プログラムが、周辺制御 M P U 4 1 5 0 a 自身を初期化する処理と、ホットスタート／コールドスタートの判定処理と、リセット後のウェイトタイマを設定する処理等を行う。周辺制御 M P U 4 1 5 0 a は、まず自身を初期化する処理を行うが、この周辺制御 M P U 4 1 5 0 a を初期化する処理にかかる時間は、マイクロ秒（ μs ）オーダーであり、極めて短い時間で周辺制御 M P U 4 1 5 0 a を初期化することができる。これにより、周辺制御 M P U 4 1 5 0 a は、割り込み許可が設定された状態となることによって、例えば、後述する周辺制御部コマンド受信割り込み処理において、主制御基板 4 1 0 0 から出力される、図 2 9 及び図 3 0 に示した、遊技演出の制御に関するコマンドやパチンコ遊技機 1 の状態に関するコマンド等の各種コマンドを受信することができる状態となる。

【0758】

ホットスタート／コールドスタートの判定処理では、図 1 5 に示した周辺制御 R A M 4 1 5 0 c については、そのバックアップ第 1 エリア 4 1 5 0 c b における、B a n k 1（1 f r）及び B a n k 2（1 f r）にバックアップされている内容である演出バックアップ情報（1 f r）を比較するとともに、B a n k 1（1 m s）及び B a n k 2（1 m s）にバックアップされている内容である演出バックアップ情報（1 m s）を比較し、そのバックアップ第 2 エリア 4 1 5 0 c c における、B a n k 3（1 f r）及び B a n k 4（1 f r）にバックアップされている内容である演出バックアップ情報（1 f r）を比較するとともに、B a n k 3（1 m s）及び B a n k 4（1 m s）にバックアップされている内容

である演出バックアップ情報（1ms）を比較し、この比較した内容が一致しているときには図15に示した周辺制御RAM4150cの通常使用する記憶領域である、Bank0（1fr）に対してBank1（1fr）に記憶されている内容である演出バックアップ情報（1fr）と、Bank0（1ms）に対してBank1（1ms）に記憶されている内容である演出バックアップ情報（1ms）と、をそれぞれコピーバックしてホットスタートとする一方、比較した内容が一致していないとき（つまり、不一致であるとき）には周辺制御RAM4150cの通常使用する記憶領域である、Bank0（1fr）及びBank0（1ms）に対してそれぞれ値0を強制的に書き込んでコールドスタートとする。

【0759】

またホットスタート／コールドスタートの判定処理では、図15に示した周辺制御SRAM4150dについても、そのバックアップ第1エリア4150dbにおける、Bank1（SRAM）及びBank2（SRAM）にバックアップされている内容である演出バックアップ情報（SRAM）を比較するとともに、そのバックアップ第2エリア4150dcにおける、Bank3（SRAM）及びBank4（SRAM）にバックアップされている内容である演出バックアップ情報（SRAM）を比較する。この比較した内容が一致しているときには図15に示した周辺制御SRAM4150dの通常使用する記憶領域であるBank0（SRAM）に対してBank0（SRAM）に記憶されている内容である演出バックアップ情報（SRAM）をコピーバックしてホットスタートとする一方、比較した内容が一致していないとき（つまり、不一致であるとき）には周辺制御SRAM4150dの通常使用する記憶領域であるBank0（SRAM）に対して値0を強制的に書き込んでコールドスタートとする。このようなホットスタート又はコールドスタートに続いて、図15に示した周辺制御RAM4150cのバックアップ非管理対象ワークエリア4150cfに対して値0を強制的に書き込んでゼロクリアする。そして周辺制御MPU4150aは、この初期化設定処理を行った後に、図15に示した周辺制御内蔵WDT4150afと、図14に示した周辺制御外部WDT4150eと、にクリア信号を出力して周辺制御MPU4150aにリセットがかからないようにしている。

【0760】

ステップS1000に続いて、演出制御プログラムは現在時刻情報取得処理を行う（ステップS1002）。この現在時刻情報取得処理では、図14に示したRTC制御部4165のRTC41654aのRTC内蔵RAM4165aaから、年月日を特定するカレンダー情報と時分秒を特定する時刻情報とを取得して、図15に示した周辺制御RAM4150cのRTC情報取得記憶領域4150cadに、現在のカレンダー情報としてカレンダー情報記憶部にセットするとともに、現在の時刻情報として時刻情報記憶部にセットする。また、現在時刻情報取得処理では、液晶表示装置の輝度設定処理も行う。この液晶表示装置の輝度設定処理では、周辺制御MPU4150aがRTC制御部4165のRTC内蔵RAM4165aaから輝度設定情報を取得して、この取得した輝度設定情報に含まれるLEDの輝度となるように、遊技盤側液晶表示装置1900のバックライトの輝度を調節して点灯する処理を行う。輝度設定情報は、上述したように、遊技盤側液晶表示装置1900のバックライトであるLEDの輝度が100%～70%までに亘る範囲を5%刻みで調節するための輝度調節情報と、現在設定されている遊技盤側液晶表示装置1900のバックライトであるLEDの輝度と、が含まれているものである。

【0761】

液晶表示装置の輝度設定処理では、具体的には、RTC制御部4165のRTC内蔵RAM4165aaに記憶されている輝度設定情報に含まれるLEDの輝度が75%で遊技盤側液晶表示装置1900のバックライトを点灯するときには、輝度設定情報に含まれる輝度調節情報に基づいて遊技盤側液晶表示装置1900のバックライトの輝度を調節して点灯し、RTC制御部4165のRTC内蔵RAM4165aaに記憶されている輝度設定情報に含まれるLEDの輝度が80%で遊技盤側液晶表示装置1900のバックライトを点灯するときには、輝度設定情報に含まれる輝度調節情報に基づいて遊技盤側液晶表示

10

20

30

40

50

装置 1900 のバックライトの輝度を調節して点灯する。なお、この液晶表示装置の輝度設定処理では、上述した、遊技盤側液晶表示装置 1900 の使用時間に応じて遊技盤側液晶表示装置 1900 の輝度を補正するための輝度補正プログラムと同様な補正が全く行われないようになっている。これは、この液晶表示装置の輝度設定処理に輝度補正プログラムと同様な補正プログラムが組み込まれることにより、液晶表示装置の輝度設定処理が実行されるごとに、LED の輝度が 100 % に向かって補正されるのを防止するためである。

【0762】

本実施形態では、周辺制御 MPU 4150 a が RTC 4165 a の RTC 内蔵 RAM 4165 a a からカレンダー情報と時刻情報とを取得するのは、電源投入時の 1 回のみとなっている。また周辺制御 MPU 4150 a は、この現在時刻情報取得処理を行った後に、周辺制御内蔵 WDT 4150 a f と周辺制御外部 WDT 4150 e とにクリア信号を出力して周辺制御 MPU 4150 a にリセットがかからないようにしている。

10

【0763】

ステップ S1002 に続いて、演出制御プログラムは、V ブランク信号検出フラグ VB-FLG に値 0 をセットする（ステップ S1006）。この V ブランク信号検出フラグ VB-FLG は、後述する周辺制御部定常処理を実行するか否かを決定するためのフラグであり、周辺制御部定常処理を実行するとき値 1、周辺制御部定常処理を実行しないとき値 0 にそれぞれ設定される。V ブランク信号検出フラグ VB-FLG は、周辺制御 MPU 4150 a からの画面データを受け入れることができる状態である旨を伝える V ブランク信号が音源内蔵 VDP 4160 a から入力されたことを契機として実行される後述する周辺制御部 V ブランク信号割り込み処理において値 1 がセットされるようになっている。このステップ S1006 では、V ブランク信号検出フラグ VB-FLG に値 0 をセットすることにより V ブランク信号検出フラグ VB-FLG を一度初期化している。また周辺制御 MPU 4150 a は、この V ブランク信号検出フラグ VB-FLG に値 0 をセットした後に、周辺制御内蔵 WDT 4150 a f と周辺制御外部 WDT 4150 e とにクリア信号を出力して周辺制御 MPU 4150 a にリセットがかからないようにしている。

20

【0764】

ステップ S1006 に続いて、演出制御プログラムは、V ブランク信号検出フラグ VB-FLG が値 1 であるか否かを判定する（ステップ S1008）。この V ブランク信号検出フラグ VB-FLG が値 1 でない（値 0 である）ときには、再びステップ S1008 に戻って V ブランク信号検出フラグ VB-FLG が値 1 であるか否かを繰り返し判定する。このような判定を繰り返すことにより、周辺制御部定常処理を実行するまで待機する状態となる。また周辺制御 MPU 4150 a は、この V ブランク信号検出フラグ VB-FLG が値 1 であるか否かを判定した後に、周辺制御内蔵 WDT 4150 a f と周辺制御外部 WDT 4150 e とにクリア信号を出力して周辺制御 MPU 4150 a にリセットがかからないようにしている。

30

【0765】

ステップ S1008 で V ブランク信号検出フラグ VB-FLG が値 1 であるとき、つまり周辺制御部定常処理を実行するときには、まず定常処理中フラグ SP-FLG に値 1 をセットする（ステップ S1009）。この定常処理中フラグ SP-FLG は、周辺制御部定常処理を実行中であるとき値 1、周辺制御部定常処理を実行完了したとき値 0 にそれぞれセットされる。

40

【0766】

ステップ S1009 に続いて、演出制御プログラムは 1 ms 割り込みタイマ起動処理を行う（ステップ S1010）。この 1 ms 割り込みタイマ起動処理では、後述する周辺制御部 1 ms タイマ割り込み処理を実行するための 1 ms 割り込みタイマを起動するとともに、この 1 ms 割り込みタイマが起動して周辺制御部 1 ms タイマ割り込み処理が実行された回数をカウントするための 1 ms タイマ割り込み実行回数 STN に値 1 をセットして 1 ms タイマ割り込み実行回数 STN の初期化も行う。この 1 ms タイマ割り込み実行回

50

数 S T N は周辺制御部 1 m s タイマ割り込み処理で更新される。

【0767】

ステップ S 1 0 1 0 に続いて、演出制御プログラムは、ランプデータ出力処理を行う（ステップ S 1 0 1 2）。このランプデータ出力処理では、演出制御プログラムが図 1 4 に示したランプ駆動基板 4 1 7 0 への DMA シリアル連続送信を行う。ここでは、図 1 5 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 DMA コントローラ 4 1 5 0 a c を利用してランプ駆動基板用シリアル I / O ポート連続送信を行う。このランプ駆動基板用シリアル I / O ポート連続送信が開始されるときには、図 1 5 に示した周辺制御 M P U 4 1 5 0 a に外付けされる周辺制御 R A M 4 1 5 0 c のランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a に、図 8 に示した遊技盤 4 に設けた各種装飾基板の複数の L E D への点灯信号、点滅信号、又は階調点灯信号を出力するための遊技盤側発光データ S L - D A T が後述するランプデータ作成処理で作成されてセットされた状態となっている。

10

【0768】

図 1 5 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 C P U コア 4 1 5 0 a a は、周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因にランプ駆動基板用シリアル I / O ポートの送信を指定し、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a の先頭アドレスに格納された遊技盤側発光データ S L - D A T のうちの最初の 1 バイトを、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、ランプ駆動基板用シリアル I / O ポートの送信バッファレジスタに転送して書き込む。これにより、ランプ駆動基板用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、遊技盤側発光クロック信号 S L - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始する。

20

【0769】

周辺制御 DMA コントローラ 4 1 5 0 a c は、ランプ駆動基板用シリアル I / O ポートの送信割り込み要求が発生するごとに、これを契機として（本実施形態では、ランプ駆動基板用シリアル I / O ポートの送信バッファレジスタに書き込まれた 1 バイトのデータが送信シフトレジスタに転送され、その送信バッファレジスタに 1 バイトのデータがなくなって空となったことを契機としている。）、周辺制御 C P U コア 4 1 5 0 a a がバスを使用していない場合に、ランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a に格納された残りの遊技盤側発光データ S L - D A T を 1 バイトずつ、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、ランプ駆動基板用シリアル I / O ポートの送信バッファレジスタに転送して書き込むことで、ランプ駆動基板用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、遊技盤側発光クロック信号 S L - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始し、ランプ駆動基板用シリアル I / O ポートによる連続送信を行っている。

30

【0770】

またランプデータ出力処理では、演出制御プログラムが、図 1 4 に示した枠装飾駆動ランプ基板 1 9 4 への DMA シリアル連続送信処理を行う。ここでも、周辺制御 M P U 4 1 5 0 a の周辺制御 DMA コントローラ 4 1 5 0 a c を利用して枠装飾駆動ランプ基板 L E D 用シリアル I / O ポート連続送信を行う。この枠装飾駆動ランプ基板 L E D 用シリアル I / O ポート連続送信が開始されるときには、図 1 5 に示した周辺制御 M P U 4 1 5 0 a に外付けされる周辺制御 R A M 4 1 5 0 c の枠装飾駆動ランプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b に、扉枠 5 に設けた各種装飾基板の複数の L E D への点灯信号、点滅信号又は階調点灯信号を出力するための扉側発光データ S T L - D A T が後述するランプデータ作成処理で作成されてセットされた状態となっている。

40

【0771】

周辺制御 M P U 4 1 5 0 a の周辺制御 C P U コア 4 1 5 0 a a は、周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因に枠装飾駆動ランプ基板 L E D 用シリアル I / O ポートの送信を指定し、枠装飾駆動ランプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b の

50

先頭アドレスに格納された扉側発光データ S T L - D A T のうちの最初の 1 バイトを、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポートの送信バッファレジスタに転送して書き込む。これにより、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、扉側発光クロック信号 S T L - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始する。

【0772】

周辺制御 D M A コントローラ 4 1 5 0 a c は、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポートの送信割り込み要求が発生するごとに、これを契機として（本実施形態では、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポートの送信バッファレジスタに書き込まれた 1 バイトのデータが送信シフトレジスタに転送され、その送信バッファレジスタに 1 バイトのデータがなくなって空となったことを契機としている。）、周辺制御 C P U コア 4 1 5 0 a a がバスを使用していない場合に、枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b に格納された残りの扉側発光データ S T L - D A T を 1 バイトずつ、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポートの送信バッファレジスタに転送して書き込むことで、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、扉側発光クロック信号 S T L - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始し、枠装飾駆動アンプ基板 L E D 用シリアル I / O ポートによる連続送信を行っている。

【0773】

ステップ S 1 0 1 2 に続いて、演出制御プログラムは、操作ユニット監視処理を行う（ステップ S 1 0 1 4）。この操作ユニット監視処理では、後述する周辺制御部 1 m s タイマ割り込み処理における操作ユニット情報取得処理において、図 7 に示した操作ユニット 4 0 0 に設けられた各種検出スイッチからの検出信号に基づいてダイヤル操作部 4 0 1 の回転（回転方向）及び押圧操作部 4 0 5 の操作等を取得した各種情報（例えば、操作ユニット 4 0 0 に設けられた各種検出スイッチからの検出信号に基づいて作成するダイヤル操作部 4 0 1 の回転（回転方向）履歴情報、及び押圧操作部 4 0 5 の操作履歴情報など。）がセットされる図 1 5 に示した周辺制御 R A M 4 1 5 0 c の操作ユニット情報取得記憶領域 4 1 5 0 c a i に基づいて、ダイヤル操作部 4 0 1 の回転方向や押圧操作部 4 0 5 の操作有無を監視し、ダイヤル操作部 4 0 1 の回転方向や押圧操作部 4 0 5 の操作の状態を遊技演出に反映するか否かを適宜決定する。

【0774】

ステップ S 1 0 1 4 に続いて、演出制御プログラムは、表示データ出力処理を行う（ステップ S 1 0 1 6）。この表示データ出力処理では、後述する表示データ作成処理で音源内蔵 V D P 4 1 6 0 a の内蔵 V R A M 上に生成した 1 画面分（1 フレーム分）の描画データを音源内蔵 V D P 4 1 6 0 a が図 1 6 に示したチャンネル C H 1, 2 から遊技盤側液晶表示装置 1 9 0 0 及び上皿側液晶表示装置 4 7 0 に出力する。これにより、遊技盤側液晶表示装置 1 9 0 0 及び上皿側液晶表示装置 4 7 0 にさまざまな画面が描画される。なお、表示データ出力処理では、音源内蔵 V D P 4 1 6 0 a の描画能力を超える描画を行った場合には、生成した 1 画面分（1 フレーム分）の描画データを遊技盤側液晶表示装置 1 9 0 0 及び上皿側液晶表示装置 4 7 0 に出力することをキャンセルするようになっている。これにより、処理時間の遅れを防止することができるが、いわゆるコマ落ちが発生することとなるものの、ステップ S 1 0 1 2 のランプデータ出力処理による、図 8 に示した遊技盤 4 に設けた各種装飾基板の複数の L E D、及び扉枠 5 に設けた各種装飾基板の複数の L E D による演出と、後述する音データ出力処理による、図 5 に示した本体枠 3 に設けたスピーカボックス 8 2 0 に収容されるスピーカ及び図 2 に示した扉枠 5 に設けたスピーカ 1 3 0 から各種演出に合わせた音楽や効果音等による演出と、の同期を優先することができる

仕組みとなっている。

【0775】

ステップS1016に続いて、演出制御プログラムは、音データ出力処理を行う（ステップS1018）。この音データ出力処理では、演出制御プログラムが、後述する音データ作成処理で音源内蔵VDP4160aに設定された音楽及び効果音等の音データをシリアル化したオーディオデータとしてオーディオデータ送信IC4160cに出力したり、音楽及び効果音のほかに報知音や告知音の音データをシリアル化したオーディオデータとしてオーディオデータ送信IC4160cに出力したりする。このオーディオデータ送信IC4160cは、音源内蔵VDP4160aからのシリアル化したオーディオデータが入力されると、右側オーディオデータを、プラス信号及びマイナス信号とする差分方式のシリアルデータとして梓装飾駆動アンプ基板194に向かって送信するとともに、左側オーディオデータを、プラス信号及びマイナス信号とする差分方式のシリアルデータとして梓装飾駆動アンプ基板194に向かって送信する。これにより、本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から各種演出に合わせた音楽や効果音等がステレオ再生されたりするほか、報知音や告知音もステレオ再生されたりする。

10

【0776】

ステップS1018に続いて、演出制御プログラムはスケジュール更新処理を行う（ステップS1020）。このスケジュール更新処理では、演出制御プログラムが図15に示した周辺制御RAM4150cのスケジュールデータ記憶領域4150caeにセットされた各種スケジュールデータを更新する。例えば、スケジュール更新処理では、スケジュールデータ記憶領域4150caeにセットされた画面生成用スケジュールデータを構成する時系列に配列された画面データのうち、先頭の画面データから何番目の画面データを音源内蔵VDP4160aに出力するのかを指示するために、ポインタを更新する。

20

【0777】

またスケジュール更新処理では、スケジュールデータ記憶領域4150caeにセットされた発光態様生成用スケジュールデータを構成する時系列に配列された発光データのうち、先頭の発光データから何番目の発光データを各種LEDの発光態様とするのかを指示するために、ポインタを更新する。

【0778】

またスケジュール更新処理では、スケジュールデータ記憶領域4150caeにセットされた音生成用スケジュールデータを構成する時系列に配列された、音楽や効果音等の音データ、報知音や告知音の音データを指示する音指令データのうち、先頭の音指令データから何番目の音指令データを音源内蔵VDP4160aに出力するのかを指示するために、ポインタを更新する。

30

【0779】

またスケジュール更新処理では、スケジュールデータ記憶領域4150caeにセットされた電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データのうち、先頭の駆動データから何番目の駆動データを出力対象とするのかを指示するために、ポインタを更新する。電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データは、後述する、1msタイマ割り込みが発生するごとに繰り返し実行される周辺制御部1msタイマ割り込み処理におけるモータ及びソレノイド駆動処理で更新される。この1msタイマ割り込みが発生するごとに繰り返し実行されるモータ及びソレノイド駆動処理では、ポインタが指示する駆動データに従ってモータやソレノイド等の電氣的駆動源を駆動するとともに、時系列に規定された次の駆動データにポインタを更新し、自身の処理を実行するごとに、ポインタを更新する。つまり、モータ及びソレノイド駆動処理において更新したポインタの指示する駆動データは、スケジュール更新処理において強制的に更新される仕組みとなっているため、仮に、モータ及びソレノイド駆動処理においてポインタが何らかの原因で本来指示するはずの駆動データから他の駆動データを指示することとなって

40

50

も、スケジュール更新処理において強制的に本来指示するはずの駆動データに指示するように強制的に更新されるようになっている。

【0780】

ステップS1020に続いて、演出制御プログラムは、受信コマンド解析処理を行う（ステップS1022）。この受信コマンド解析処理では、演出制御プログラムが、主制御基板4100から送信された各種コマンドを、後述する周辺制御部コマンド受信割り込み処理（コマンド受信手段）において受信した各種コマンドの解析を行う（コマンド解析手段）。即ち、演出制御プログラムは、この周辺制御部コマンド割り込み処理で受信されたコマンドが、例えば、始動口入賞演出の開始を指示するための始動口入賞コマンド、普通図柄の保留数（0～4個）を識別するための普通図柄記憶コマンド、図柄同調演出の開始を指示するための図柄同調演出開始コマンド、始動保留数が増加すると出力される図柄記憶コマンド、大入賞口2103に遊技球が受け入れられる度に出力された大入賞口1カウント表示コマンド（大入賞口カウントコマンド）、または、図30に示される満タンという内容を示す枠状態1コマンド（第2のエラー発生コマンド、満タンエラー発生コマンド）であるか否かを解析し（コマンド解析手段）、現在、どの遊技状態であるかを認識する。また、この演出制御プログラムは、電源投入時から所定時間が経過した後、この周辺制御部コマンド受信割り込み処理によって受信されたコマンドが本体枠開放コマンド、本体枠閉鎖コマンド、扉開放コマンドまたは扉枠閉鎖コマンドであるか否かを解析する。主制御基板4100からの各種コマンドは、周辺制御部コマンド受信割り込み処理で受信されて図15に示した周辺制御RAM4150cの受信コマンド記憶領域4150cacに記憶されるようになっており、受信コマンド解析処理では、演出制御プログラムが、受信コマンド記憶領域4150cacに記憶された各種コマンドの解析を行う。各種コマンドには、図29に示した、特図1同調演出関連に区分される各種コマンド、特図2同調演出関連に区分される各種コマンド、大当り関連に区分される各種コマンド、電源投入に区分される各種コマンド、普通図柄同調演出関連に区分される各種コマンド、普通電役演出関連に区分される各種コマンド、図30に示した、報知表示に区分される各種コマンド、上述した扉枠開放コマンド、扉枠閉鎖コマンド、本体枠開放コマンド及び本体枠閉鎖コマンド並びにエラー解除ナビコマンド（第2のエラー解除コマンドに相当）及び枠状態1コマンド（第2のエラー発生コマンドに相当）などの状態表示に区分される各種コマンド、テスト関連に区分される各種コマンド及びその他に区分される各種コマンドがある。

【0781】

ここで、演出制御プログラムは、上記受信コマンド解析処理（ステップS1022）において解析されたコマンドが枠状態1コマンド（第2のエラー発生コマンド）または上記大入賞口1カウント表示コマンド（大入賞口カウントコマンド）であると判明した場合、上皿液晶表示装置470（第2表示装置）を用いて、図57に示すように押圧操作部405（操作部）を押下すべきことを促すための示唆表示物として、示唆表示物画像データに基づいて、例えば「ボタンを押して店員を呼んでください」との文言が重ねられた表示状態の矢印型アイコンの表示制御を行う（操作喚起手段）。続いて演出制御プログラムは、呼出制御機能として、この矢印型アイコンの表示を開始した後、押圧操作部405の操作を契機として外部に対して直近の演出動作とは異なる呼出動作を制御し（呼出制御手段）、ホール店員の注意を引き易い態様とする。

【0782】

このようにすると、ホール店員を呼び出そうとした遊技者は、パチンコ機1よりも上部に配置されていることが多かったデータカウンタにまで手を届かせるために腕や体を伸ばさなくても、より遊技者に近い位置である扉枠5に設けられた押圧操作部405を押下すれば良いため、ホール店員を呼び出すことについて体格的な不都合を体感したり肉体的な負担を感じる事が抑制されて、パチンコ機1で長時間に亘り遊技しても不要なストレスを受けにくくなる。従って、このような構成によれば稼働率の向上に寄与することができる。

【0783】

ところで、上述した呼び出しに応じて遊技者のところに登場したホール店員による作業は、早く遊技を再開したいという遊技者の心理状態を考慮すれば、できる限り早く完了されるべきであり、遊技者は、可能な限りホール店員に協力したいとの考えを持っているはずである。これに対し、このパチンコ機 1 では、演出制御プログラムが、主制御基板 4 1 0 0 から受領した枠状態 1 コマンド（第 2 のエラー発生コマンド）に基づいてそのエラー内容を解析する（エラー内容解析手段）。さらに演出制御プログラムは、各エラー内容に応じて遊技者が席を外すべきか否かを管理する図示しないエラー内容管理テーブルに基づいて、当該エラー内容に応じてホール店員による複雑な対処作業（例えば本体枠 3 或いは扉枠 5 の開閉）が必要であると判定すると、上述したように「ボタンを押して店員を呼んでください」という標準的なメッセージのみを上記矢印型アイコンに重ね合わせた表示態様とする一方、当該エラー内容に応じてホール店員による複雑な対処作業が必要ないと判定すると、上記標準的なメッセージに加えて「席を離れてお待ちください」という追加的なメッセージを上記矢印型アイコンに重ね合わせた表示態様とする。このようにすると、このようなエラーに遭遇した遊技者は、上述した追加的なメッセージの存在により、席を外してホール店員を待つべきか否かを迷うことなく即時に自らどのように行動すべきであるかについて判断することができ、必要に応じて、ホール店員に十分な作業スペースを与え、その後の作業を完了させることができる。

10

【0784】

また、演出制御プログラムは、押圧操作部 4 0 5 の操作に応じて出力された操作信号を検出すると、矢印型アイコンを表示しているか否かを判断し、この矢印型アイコンを表示している場合には当該操作信号が当該矢印型アイコンの登場に応答して押圧操作部 4 0 5 が操作されたものとみなす。その一方、この演出制御プログラムは、上記操作信号を検出すると、この矢印型アイコンを表示していない場合には当該操作信号が当該矢印型アイコンの登場ではなくその他の要因（演出上操作が促されたこと）に応答して押圧操作部 4 0 5 が操作されたものとみなしている。

20

【0785】

ここで、演出制御プログラムは、主制御基板 4 1 0 0 から受領するコマンドに基づいて通常遊技状態から大当り遊技状態（特別遊技状態）に移行したと判断した場合、その後、液晶及び音制御 ROM 4 1 6 0 b から読み出した示唆表示物画像データに基づいて、上皿液晶表示装置 4 7 0（第 2 表示装置）に、例えば「ドル箱から溢れそうになったら押圧操作部を押して店員を呼んでください」という文言を矢印型アイコンに重ねた表示態様としても良い。このようにすると、遊技者は、大当り遊技状態において払い出された後に下皿 3 0 2 を介して排出された遊技球が収容箱（上記ドル箱に相当）から溢れそうになった場合、遊技者は、いわゆるデータカウンターの呼び出しボタンを手で操作するために腕や体を伸ばす必要がなくなるため、より遊技に集中することができ、稼働率の低下を抑制することができる。

30

【0786】

ところで、このように大当り遊技状態において新たな収容箱を求めてホール店員を呼び出すために、上皿液晶表示装置 4 7 0 の表示態様によって遊技者に押圧操作部 4 0 5 の操作を促す形態とすると、演出制御プログラムは、一見すると、大当り遊技状態自体において演出上実際に遊技者に押圧操作部 4 0 5 の操作を促した場合との操作信号の区別が困難であるようにも見える。つまり、演出制御プログラムは、操作信号が検出された場合、新たな収容箱を求めて遊技者が押圧操作部 4 0 5 を操作したのか、或いは、大当り遊技状態における演出に응答して遊技者が押圧操作部 4 0 5 を操作したのかを区別することができないようにも思える。

40

【0787】

しかしながら、演出制御プログラムは、タイムシェアリングの概念を用いて、大当り遊技状態（特別遊技状態）において演出上実際に遊技者に押圧操作部 4 0 5 による操作を促すとともに上記呼出制御機能による呼出動作の実行が規制される参加操作可能時間帯と、押圧操作部 4 0 5 の操作によってホール店員の呼び出しが可能であって呼出制御機能によ

50

る呼出動作の実行が許容される店員呼出可能時間帯とを区別するようにしている（タイムシェアリング制御手段）。具体的には、演出制御プログラムは、上記受信コマンド解析処理（ステップS1022）において解析されたコマンドが、満タンであることを示す枠状態1コマンド（第2のエラー発生コマンド）であると判明した場合、上記店員呼出可能時間帯とみなす一方、それ以外の時間帯を上記参加操作可能時間帯としている。この演出制御プログラムは、上記店員呼出可能時間帯であるとみなした場合、大当たり中であることを表示している上皿液晶表示装置470（第2表示装置）を用いて、図58に示すように画面上部に「球を抜いてください」との文言の表示制御を行うとともに、「ボタンを押して店員を呼んでください」との文言が重ねられた表示態様の矢印型アイコンの表示制御を行っている。このようにすると、演出制御プログラムは、大当たり遊技状態において操作信号を検出した場合、その検出タイミングが上記参加操作可能時間帯内であった場合には大当たり遊技状態の演出に応答して押圧操作部405が操作されたと判断する一方、その検出タイミングが上記店員呼出可能時間帯内であった場合にはホール店員を呼び出すために押圧操作部405が操作されたと判断して区別する。なお、上述した演出制御プログラムは、上皿液晶表示装置470の表面にタッチパネルを搭載し、押圧操作部405の代わりに上皿液晶表示装置470に表示したボタンの操作を促すようにしても良い。ところで、演出制御プログラムは、上記受信コマンド解析処理（ステップS1022）において解析されたコマンドが、上記大入賞口1カウント表示コマンド（大入賞口カウントコマンド）であり、かつ、満タンであることを示す枠状態1コマンド（第2のエラー発生コマンド）であると判明した場合には、大当たり時に収容箱に遊技球が収まり切らなくなりそうになり、遊技者がホール店員を呼び出すための契機として、上述した図58に示す画面を表示するようにしている。

【0788】

ところで、この演出制御プログラムは、上記受信コマンド解析処理（ステップS1022）において解析されたコマンドが扉開放コマンドまたは本体枠開放コマンドであると判明した場合（即ち、扉枠5が本体枠3に対して開放された場合または本体枠3が外枠2に対して開放された場合）、上皿液晶表示装置470（第2表示装置）に、次のような表示態様で表示を行わせる。つまり、演出制御プログラムは、上皿液晶表示装置470に、ホール店員による作業のためのサービスモード画面（図59参照）を表示させるための指示を行った後、遊技者によるダイヤル操作部401（操作部）の回転操作後に押圧操作部405（操作部）の押圧操作によって「食事休憩設定」が選択されたことが検出されると、上述した稼働を許容しない稼働停止時間を設定するための稼働設定画面に相当する休憩タイマー設定画面（図60参照）を表示させるための指示を行う（稼働設定画面表示制御手段）。このようにホール店員の操作によってしか発生し得ない扉開放コマンドまたは本体枠開放コマンドを契機とすることにより、遊技者による操作では、このような休憩タイマー設定画面の表示をし難い態様とすることができる。

【0789】

また演出制御プログラムは、ダイヤル操作部401（操作部）及び押圧操作部405を用いたホール店員の操作に応じて休憩タイマー設定画面（稼働設定画面）に入力された時間情報（例えば60分）を稼働停止時間として設定させる（稼働停止時間設定手段）。さらに演出制御プログラムは、この休憩タイマー設定画面（稼働設定画面）において稼働停止時間が設定されたことを契機として、上皿液晶表示装置470（第2表示装置）に当該設定された稼働停止時間の残り時間を図61のように表示させる（残り時間表示制御手段）。併せて、演出制御プログラムは、周辺制御基板4140による演出動作のうちの少なくとも一部の演出動作を停止状態または抑制状態とするようにしても良い（残り時間表示制御手段）。なお、この演出制御プログラムは、当該設定された稼働停止時間に亘り周辺制御基板4140による遊技盤側液晶表示装置1900（第1の表示装置）の表示動作を少なくとも抑制し、例えばブラックアウトの表示態様とするようにしても良い（第1の表示制御抑制手段）。このようにすると、遊技者が遊技しない稼働停止時間に亘り遊技盤側液晶表示装置1900の電力消費を抑制することができる。

【0790】

また、演出制御プログラムは、この稼働停止時間の残り時間が規定の状態、例えばカウントゼロとなった場合、または、上述した受信コマンド解析処理（ステップS1022）において解析されたコマンドが扉閉鎖コマンド或いは本体枠閉鎖コマンドであると判明した場合、図61に示す稼働停止時間の残り時間の表示制御を終了するとともに上記一部の演出動作の停止状態または抑制状態を解除する（停止状態解除手段）。このようにすると、このようにホール店員の操作によってしか発生し得ない扉閉鎖コマンドまたは本体枠閉鎖コマンドを契機とすることにより、遊技者による操作では、このような解除をなし難いようにすることができる。

【0791】

ところで、この演出制御プログラムは、この稼働停止時間の残りの時間がカウントゼロ（規定の状態）となり、かつ、上述した受信コマンド解析処理（ステップS1022）において解析されたコマンドが扉閉鎖コマンドまたは本体枠閉鎖コマンドではない場合、直近の上記演出動作とは異なる特定態様で、例えば遊技盤側液晶表示装置1900を制御し、稼働停止時間の残りの時間が終了した旨の報知動作を実行させる（報知動作開始手段）。このようにすると、休憩許容時間が終了したことがホール店員のみならず、当該パチンコ機1が第三者に開放されることを待ち望んでいる遊技者にも即座かつ容易に分かるようにすることができる。さらに、演出制御プログラムは、このような報知動作の開始後に、上述した受信コマンド解析処理（ステップS1022）において解析されたコマンドが扉閉鎖コマンド或いは本体枠閉鎖コマンドであると判明した場合（即ち、扉枠5が本体枠3に対して閉鎖された場合或いは本体枠3が外枠2に対して閉鎖された場合）、上述した報知動作を停止させている（報知動作停止手段）。このようにすると、休憩など遊技者の意思に基づくパチンコ機1が稼働できない時間を極力短くすることができる。

【0792】

このようにすると、パチンコ機1の稼働を保留したり再開するのに本体枠3または扉枠5の開閉が必要となるため、その開閉に必要な鍵を所持するホール店員のみがこのようなパチンコ機1の稼働保留及び再開を行うようにすることができる。しかも、あるホール店員が、休憩中であるとしてパチンコ機1の稼働をしばらく保留させた後、多くの遊技者からの呼び出しを受けるなどして各パチンコ機1や各遊技者に十分に気を配ることができない場合においても、当該稼働を保留させていたパチンコ機1において稼働停止時間が経過すると即座に、その稼働低時間が経過したことが公に第三者によって容易に認識可能な状態となる。このため、遊技者がなかなか休憩から戻ってこない場合にも、ホール店員は、早期に、このパチンコ機1をその他の遊技者が遊技可能な状態とすることができることから、ホールとしては、このパチンコ機1に関する稼働率を少しでも高めることができるとともに、各島設備に設置されている各パチンコ機1の各稼働率を全体として高めることができる。

【0793】

ところで、演出制御プログラムは、周辺制御基板4140に搭載されているRTC制御部4165のRTC内蔵RAM4165aに記憶されているカレンダー情報及び時刻情報に基づいて、遊技者が休憩を取る時間帯に応じて、稼働停止時間を設定する際に1操作当りに変更可能な単位時間（以下「可変単位時間」という）を、図60に示すように5分から希望単位時間（例えば15分）へと変更するようにしても良い。このような変更が可能であると、1日のうちまたは曜日などの時間帯に応じて稼働停止時間を柔軟に設定することができるため、高い稼働率を確保したい平日夜の時間帯（或いは週末）にはより可変単位時間を短くすることにより少しでも稼働率を高く維持するとともに、元々高い稼働率を望みにくい時間帯（平日昼間）にはより長い可変単位時間としてホールサービスに対する心証を良くすることにより、次回も当該ホールで再度遊技をしようという遊技者の意欲を損なわないようにすることができる。

【0794】

一方、この演出制御プログラムは、上述のように受信コマンド解析処理（ステップS1

10

20

30

40

50

022)において解析されたコマンドがエラー解除ナビコマンド(第2のエラー発生コマンド)であった場合には、このエラー解除ナビコマンドに含まれるエラー発生位置情報を抽出して取得している(エラー発生場所特定手段)。

【0795】

ステップS1022に続いて、演出制御プログラムが警告処理を行う(ステップS1024)。この警告処理では、さらに、演出制御プログラムが、上述のようにステップS1022の受信コマンド解析処理で解析したコマンドに、図30に示した報知表示に区分される各種コマンドが含まれているときには、各種異常報知を実行するための異常表示態様に設定されている、画面生成用スケジュールデータ、発光態様生成用スケジュールデータ、音生成用スケジュールデータ、及び電氣的駆動源スケジュールデータ等を、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して周辺制御RAM4150cのスケジュールデータ記憶領域に4150caeにセットする。なお、警告処理では、複数の異常が同時に発生した場合には、予め登録した優先度の高い順から異常報知から行われ、その異常が解決して残っている他の異常報知に自動的に遷移するようになっている。これにより、一の異常が発生した後であってその異常を解決する前に他の異常が発生して一の異常が発生しているという情報を失うことなく、複数の異常を同時に監視することができる。

【0796】

またさらに、この警告処理では、電源投入時から所定時間が経過した後に、演出制御プログラムが、上述した受信コマンド解析処理(ステップS1022)において解析したコマンドが、図30に示した状態表示に区分される各種コマンド、例えばエラー解除ナビコマンド(第2のエラー解除コマンド)である場合、演出動作に伴う通常の演出態様とは異なる態様で液晶及び音制御部4160を制御することにより、例えば、液晶表示装置1900(演出装置)、上皿液晶表示装置470(演出装置)、ランプ(演出装置)を用いて視覚的に外部に警告したり、一對のサイドスピーカ130(演出装置)を用いて聴覚的に外部に警告する(エラー報知手段)。このようにすると、悪意のある遊技者が、遊技状態であるにも拘わらず払出制御基板4110の操作スイッチ860aを操作することにより主制御基板4100にエラー解除ナビコマンドを入力しようと試行した際に、パチンコ機1が外部に警告を行う構成となっているため、遊技の進行に影響を及ぼしかねない主制御基板4100に対する不正行為が抑止されるようになる。

【0797】

上述したように外部に報知されると、演出制御プログラムは、これを契機として、液晶及び音制御ROM4160b(データ格納部)から本体枠背面画像データを読み出すとともに、この読み出された本体枠背面画像データに基づいて、上皿液晶表示装置470(第2表示装置)に、枠状態1コマンド(第2のエラー発生コマンド)に含められたエラー発生位置情報に基づいて指定される本体枠背面画像上の特定領域を規定の表示態様としたメンテナンス画面を、図57に示すように表示させる(エラー発生位置示唆手段)。

【0798】

図57に示すメンテナンス画面では、その上部に水平方向に細長く、エラー番号及びエラー内容が表示されているとともに、中央やや左側に、上述した矢印型アイコンの他にも、例えば「払い出しが不足しています。」とのエラー内容の詳細が表示されている。またさらに、このメンテナンス画面では、右半分に、本体枠背面画像が表示されている。この本体枠背面画像は、パチンコ機1を背面から見た様子、即ち、遊技盤4が装着されている本体枠3の背面側の各部位の配置を模式化したものである。上述した演出制御プログラムは、主制御基板4100から受け取った枠状態1コマンド(第2のエラー発生コマンド)に含められたエラー発生位置情報に基づいて本体枠背面画像上の特定領域(領域740Zに相当)を特定し、この本体枠背面画像上において特定領域740Zを点滅する表示態様(規定の表示態様)とする。

【0799】

このようにすると、遊技者の呼び出しに応じて遊技者の元に到着したホール店員は、従

10

20

30

40

50

来のように、外枠 2 に対して本体枠 3 を開放して本体枠 3 に装着されている遊技盤 4 の払出制御基板 4 1 1 0 に設けられたエラー L E D 表示器 8 6 0 c のエラー内容を確認しなくても、扉枠 5 の一部に設けられた上皿液晶表示装置 4 7 0 (第 2 表示装置) のメンテナンス画面における本体枠背面画像上の領域 7 4 0 Z を確認すれば、この領域 7 4 0 Z の点滅態様を視認することによってパチンコ機 1 のどの部分にエラーが発生しているかに関して即座に把握することができる。このため、本実施形態の構成によれば、近年のようにパチンコ機 1 が複雑化している状況においても、エラー対処に掛かる時間が長くなってしまふことを抑制し、複雑な構成のパチンコ機 1 においてもホール店員ができるだけ早くエラー対処を完了させることができるようになり、エラー対処中における遊技者の焦りや不満が発生しにくくすることができる。

10

【0800】

ここで、演出制御プログラムは、エラー解除ナビコマンド (第 2 のエラー解除コマンド) を受け取ったことを契機として上皿液晶表示装置 4 7 0 から上記エラー発生位置示唆画像を消滅させる他にも、その代わりに、このエラー解除ナビコマンドよりも先に本体枠閉鎖コマンドを受け取ると、この本体枠閉鎖コマンドをエラー解除ナビコマンドとみなし、この本体枠閉鎖コマンドを受け取ったことを契機として上皿液晶表示装置 4 7 0 (第 2 表示装置) から上記本体枠メンテナンス画像を消滅させている (画面復帰手段)。このようにすると、エラー対処が完了したホール店員が、操作スイッチ 8 6 0 a の操作を忘れた場合においても、本体枠閉鎖コマンドをエラー解除ナビコマンドの代わりとみなし、エラー報知の解除のみならず上皿液晶表示装置 4 7 0 のメンテナンス画面の表示を消すことができる。このようにすると、仮にホール店員がエラー対処後に上皿液晶表示装置 4 7 0 のメンテナンス画面を消し忘れた場合でも、外枠 2 に対する本体枠 3 の閉鎖によって自動的に消して、その後遊技者が違和感を感じることなく遊技を継続することができる。

20

【0801】

次に、上述したステップ S 1 0 2 4 に続いて、演出制御プログラムは R C T 取得情報更新処理を行う (ステップ S 1 0 2 6)。この R T C 取得情報更新処理では、演出制御プログラムが、ステップ S 1 0 0 2 の現在時刻情報取得処理で取得して図 1 5 に示した周辺制御 R A M 4 1 5 0 c の R T C 情報取得記憶領域 4 1 5 0 c a d にセットした、カレンダー情報記憶部に記憶されたカレンダー情報と時刻情報記憶部に記憶された時刻情報とを更新する。この R C T 取得情報更新処理により、時刻情報記憶部に記憶される時刻情報である時分秒が更新され、この更新される時刻情報に基づいてカレンダー情報記憶部に記憶されるカレンダー情報である年月日が更新される。

30

【0802】

ステップ S 1 0 2 6 に続いて、演出制御プログラムはランプデータ作成処理を行う (ステップ S 1 0 2 8)。このランプデータ作成処理では、この演出制御プログラムが、ステップ S 1 0 2 0 のスケジューラ更新処理においてポインタが更新されて、発光態様生成用スケジュールデータを構成する時系列に配列された発光データのうち、そのポインタが指示する発光データに基づいて、図 8 に示した遊技盤 4 に設けた各種装飾基板の複数の L E D への点灯信号、点滅信号、又は階調点灯信号を出力するための遊技盤側発光データ S L - D A T を、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b 又は周辺制御 R A M 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して作成するとともに、図 1 5 に示した周辺制御 R A M 4 1 5 0 c のランプ駆動基板側送信データ記憶領域 4 1 5 0 c a a にセットするとともに、扉枠 5 に設けた各種装飾基板の複数の L E D への点灯信号、点滅信号又は階調点灯信号を出力するための扉側発光データ S T L - D A T を、周辺制御部 4 1 5 0 の周辺制御 R O M 4 1 5 0 b 又は周辺制御 R A M 4 1 5 0 c の各種制御データコピーエリア 4 1 5 0 c e から抽出して作成して、図 1 5 に示した周辺制御 R A M 4 1 5 0 c の枠装飾駆動アンプ基板側 L E D 用送信データ記憶領域 4 1 5 0 c a b にセットする。

40

【0803】

ステップ S 1 0 2 8 に続いて、演出制御プログラムは表示データ作成処理を行う (ステップ S 1 0 3 0)。この表示データ作成処理では、演出制御プログラムが、ステップ S 1

50

020のスケジューラ更新処理においてポインタが更新されて、画面生成用スケジュールデータを構成する時系列に配列された画面データのうち、そのポインタが示す画面データを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して音源内蔵VDP4160aに出力する。音源内蔵VDP4160aは、周辺制御MPU4150aから画面データが入力されると、この入力された画面データに基づいて液晶及び音制御ROM4160bからキャラクタデータを抽出してスプライトデータを作成して遊技盤側液晶表示装置1900及び上皿側液晶表示装置470に表示する1画面分（1フレーム分）の描画データを内蔵VRAM上に生成する。

【0804】

ステップS1030に続いて、演出制御プログラムは、タッチパネル処理を行う（ステップS1031）。このタッチパネル処理では、演出制御プログラムが、タッチパネル480から受け取った検知信号に基づいて、タッチパネル480の接触面における接触状態を検知する（接触状態検知手段）。この演出制御プログラムは、上記接触状態に基づく接触部分の中心を示すタッチパネル480の接触面の座標値を取得し、この座標値で表される位置を検出ポイントとして特定し（検出ポイント取得手段）、この初期位置を含む操作情報を取得する。なお、この演出制御プログラムは、このような座標値を取得するのみならず接触面の範囲（以下、接触範囲という）を取得するようにしても良い。このタッチパネル処理の詳細については後述する。

【0805】

ステップS1031に続いて、演出制御プログラムは音データ作成処理を行う（ステップS1032）。この音データ作成処理では、演出制御プログラムが、ステップS1020のスケジューラ更新処理においてポインタが更新されて、音生成用スケジュールデータを構成する時系列に配列された音指令データのうち、そのポインタが指示する音指令データを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して音源内蔵VDP4160aに出力する。音源内蔵VDP4160aは、周辺制御MPU4150aから音指令データが入力されると、液晶及び音制御ROM4160bに記憶されている音楽や効果音等の音データを抽出して内蔵音源を制御することにより、音指令データに規定された、トラック番号に従って音楽及び効果音等の音データを組み込むとともに、出力チャンネル番号に従って使用する出力チャンネルを設定する。

【0806】

なお、音データ作成処理では、この音データ作成処理を行うごとに（つまり、周辺制御部定常処理を行うごとに）、図15に示した周辺制御A/Dコンバータ4150akを起動し、音量調整ボリューム4140aのつまみ部の回転位置における抵抗値により分圧された電圧を、値0～値1023までの1024段階の値に変換している。本実施形態では、1024段階の値を7つに分割して基板ボリューム0～6として管理しており、基板ボリューム0では消音、基板ボリューム6では最大音量に設定されており、基板ボリューム0から基板ボリューム6に向かって音量が大きくなるようにそれぞれ設定されている。基板ボリューム0～6に設定された音量となるように液晶及び音制御部4160の音源内蔵VDP4160aを制御して、上述したステップS1018の音データ出力処理で音データをシリアル化したオーディオデータとしてオーディオデータ送信IC4160cに出力することにより、本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から音楽や効果音が流れるようになっている。

【0807】

また、報知音や告知音は、つまみ部の回動操作に基づく音量調整に全く依存されずに流れる仕組みとなっており、消音から最大音量までの音量をプログラムにより液晶及び音制御部4160の音源内蔵VDP4160aを制御して調整することができるようになっている。このプログラムにより調整される音量は、上述した7段階に分けられた基板ボリュームと異なり、消音から最大音量までを滑らかに変化させることができるようになっている。

る。例えば、ホールの店員等が音量調整ボリューム4140aのつまみ部を回動操作して音量を小さく設定した場合であっても、本体枠3に設けたスピーカボックス820に収容されるスピーカ及び扉枠5に設けたスピーカ130から流れる音楽や効果音等の演出音が小さくなるものの、パチンコ遊技機1に不具合が発生しているときや遊技者が不正行為を行っているときには大音量（本実施形態では、最大音量）に設定した報知音を流すことができる。したがって、演出音の音量を小さくしても、報知音によりホールの店員等が不具合の発生や遊技者の不正行為を気付くことを防止することができる。また、つまみ部の回動操作に基づく音量調整により設定されている現在の基板ボリュームに基づいて、広告音を流す音量を小さくして音楽や効果音の妨げとならないようにしたりする一方、広告音を流す音量を大きくして音楽や効果音に加えて遊技盤側液晶表示装置1900及び上皿側液晶表示装置470で繰り広げられている画面をより迫力あるものとして演出したり、遊技者にとって有利な遊技状態に移行する可能性が高いこと告知したりすることもできる。

10

【0808】

ステップS1032に続いて、演出制御プログラムはバックアップ処理を行う（ステップS1034）。このバックアップ処理では、演出制御プログラムが、図15に示した、周辺制御MPU4150aと外付けされる周辺制御RAM4150cに記憶されている内容を、バックアップ第1エリア4150cbと、バックアップ第2エリア4150ccと、にそれぞれコピーしてバックアップするとともに、周辺制御MPU4150aと外付けされる周辺制御SRAM4150dに記憶されている内容を、バックアップ第1エリア4150dbと、バックアップ第2エリア4150dcと、にそれぞれコピーしてバックアップする。

20

【0809】

具体的には、バックアップ処理では、周辺制御RAM4150cについて、図15に示した、バックアップ対象ワークエリア4150caにおける、1フレーム（1frame）ごとに、つまり周辺制御部定常処理が実行されるごとに、バックアップ対象となっているBank0（1fr）に含まれる、ランプ駆動基板側送信データ記憶領域4150caa、枠装飾駆動アンプ基板側LED用送信データ記憶領域4150cab、受信コマンド記憶領域4150cac、RTC情報取得記憶領域4150cad、及びスケジュールデータ記憶領域4150caeに記憶されている内容である演出情報（1fr）を、演出バックアップ情報（1fr）として、バックアップ第1エリア4150cbのBank1（1fr）及びBank2（1fr）に周辺制御DMAコントローラ4150acが高速にコピーし、そしてバックアップ第2エリア4150ccのBank3（1fr）及びBank4（1fr）に周辺制御DMAコントローラ4150acが高速にコピーする。

30

【0810】

この周辺制御DMAコントローラ4150acによるBank0（1fr）に記憶されている内容の高速コピーについて簡単に説明すると、図15に示した周辺制御MPU4150aの周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank0（1fr）に記憶されている内容を、バックアップ第1エリア4150cbのBank1（1fr）へのコピーを指定し、Bank0（1fr）の先頭アドレスに格納された内容からBank0（1fr）の終端アドレスに格納された内容までを、所定バイト（例えば、1バイト）ずつ連続してバックアップ第1エリア4150cbのBank1（1fr）の先頭アドレスから順番にすべてコピーし、そして周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank0（1fr）に記憶されている内容を、バックアップ第1エリア4150cbのBank2（1fr）へのコピーを指定し、Bank0（1fr）の先頭アドレスに格納された内容からBank0（1fr）の終端アドレスに格納された内容までを、所定バイト（例えば、1バイト）ずつ連続してバックアップ第1エリア4150cbのBank2（1fr）の先頭アドレスから順番にすべてコピーする。

40

【0811】

50

続いて、周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank 0 (1fr)に記憶されている内容を、バックアップ第2エリア4150ccのBank 3 (1fr)へのコピーを指定し、Bank 0 (1fr)の先頭アドレスに格納された内容からBank 0 (1fr)の終端アドレスに格納された内容までを、所定バイト (例えば、1バイト) ずつ連続してバックアップ第2エリア4150ccのBank 3 (1fr)の先頭アドレスから順番にすべてコピーし、そして周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank 0 (1fr)に記憶されている内容を、バックアップ第2エリア4150ccのBank 4 (1fr)へのコピーを指定し、Bank 0 (1fr)の先頭アドレスに格納された内容からBank 0 (1fr)の終端アドレスに格納された内容までを、所定バイト (例えば、1バイト) ずつ連続してバックアップ第2エリア4150ccのBank 4 (1fr)の先頭アドレスから順番にすべてコピーする。

【0812】

またバックアップ処理では、周辺制御SRAM4150dについて、図15に示した、バックアップ対象ワークエリア4150daにおける、1フレーム (1frame) ごとに、つまり周辺制御部定常処理が実行されるごとに、バックアップ対象となっているBank 0 (SRAM)に記憶されている内容である演出情報 (SRAM)を、演出バックアップ情報 (SRAM)として、バックアップ第1エリア4150dbのBank 1 (SRAM)及びBank 2 (SRAM)に周辺制御DMAコントローラ4150acが高速にコピーし、そしてバックアップ第2エリア4150dcのBank 3 (SRAM)及びBank 4 (SRAM)に周辺制御DMAコントローラ4150acが高速にコピーする。

【0813】

この周辺制御DMAコントローラ4150acによるBank 0 (SRAM)に記憶されている内容の高速コピーについて簡単に説明すると、図15に示した周辺制御MPU4150aの周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank 0 (SRAM)に記憶されている内容を、バックアップ第1エリア4150dbのBank 1 (SRAM)へのコピーを指定し、Bank 0 (SRAM)の先頭アドレスに格納された内容からBank 0 (SRAM)の終端アドレスに格納された内容までを、所定バイト (例えば、1バイト) ずつ連続してバックアップ第1エリア4150dbのBank 1 (SRAM)の先頭アドレスから順番にすべてコピーし、そして周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank 0 (SRAM)に記憶されている内容を、バックアップ第1エリア4150dbのBank 2 (SRAM)へのコピーを指定し、Bank 0 (SRAM)の先頭アドレスに格納された内容からBank 0 (SRAM)の終端アドレスに格納された内容までを、所定バイト (例えば、1バイト) ずつ連続してバックアップ第1エリア4150dbのBank 2 (SRAM)の先頭アドレスから順番にすべてコピーする。

【0814】

続いて、周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank 0 (SRAM)に記憶されている内容を、バックアップ第2エリア4150dcのBank 3 (SRAM)へのコピーを指定し、Bank 0 (SRAM)の先頭アドレスに格納された内容からBank 0 (SRAM)の終端アドレスに格納された内容までを、所定バイト (例えば、1バイト) ずつ連続してバックアップ第2エリア4150dcのBank 3 (SRAM)の先頭アドレスから順番にすべてコピーし、そして周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank 0 (SRAM)に記憶されている内容を、バックアップ第2エリア4150dcのBank 4 (SRAM)へのコピーを指定し、Bank 0 (SRAM)の先頭アドレスに格納された内容からBank 0 (SRAM)の終端アドレスに格納された内容までを、所定バイト (例えば、1バイト) ずつ連続してバックアップ第2エリア4150dcのBank 4 (SRAM)の先頭アドレスから順番にすべてコピーする。

【0815】

ステップS1034に続いて、WDTクリア処理を行う（ステップS1036）。このWDTクリア処理では、周辺制御内蔵WDT4150afと、周辺制御外部WDT4150eと、にクリア信号を出力して周辺制御MPU4150aにリセットがかからないようにしている。

【0816】

ステップS1036に続いて、演出制御プログラムが、周辺制御部定常処理の実行完了として定常処理中フラグSP-FLGに値0をセットし（ステップS1038）、再びステップS1006に戻り、Vブランク信号検出フラグVB-FLGに値0をセットして初期化し、後述する周辺制御部Vブランク信号割り込み処理においてVブランク信号検出フラグVB-FLGに値1がセットされるまで、ステップS1008の判定を繰り返し行う。つまりステップS1008では、Vブランク信号検出フラグVB-FLGに値1がセットされるまで待機し、ステップS1008でVブランク信号検出フラグVB-FLGが値1であると判定されると、ステップS1009～ステップS1038の処理を行い、再びステップS1006に戻る。このように、ステップS1008でVブランク信号検出フラグVB-FLGが値1であると判定されると、ステップS1009～ステップS1038の処理を行うようになっている。ステップS1009～ステップS1038の処理を「周辺制御部定常処理」という。

【0817】

この周辺制御部定常処理は、演出制御プログラムが、まずステップS1009で周辺制御部定常処理を実行中であるとして定常処理中フラグSP-FLGに値1をセットすることから開始し、ステップS1010で1ms割り込みタイマ起動処理を行い、ステップS1012、ステップS1014、・・・、そしてステップS1036の各処理を行って最後にステップS1038において周辺制御部定常処理の実行完了として定常処理中フラグSP-FLGに値0をセットすると、完了することとなる。周辺制御部定常処理は、ステップS1008でVブランク信号検出フラグVB-FLGが値1であるときに実行される。このVブランク信号検出フラグVB-FLGは、上述したように、周辺制御MPU4150aからの画面データを受け入れることができる状態である旨を伝えるVブランク信号が音源内蔵VDP4160aから入力されたことを契機として実行される後述する周辺制御部Vブランク信号割り込み処理において値1がセットされるようになっている。本実施形態では、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470のフレーム周波数（1秒間あたりの画面更新回数）として、上述したように、概ね秒間30fpsに設定しているため、Vブランク信号が入力される間隔は、約33.3ms（＝1000ms÷30fps）となっている。つまり、周辺制御部定常処理は、約33.3msごとに繰り返し実行されるようになっている。

【0818】

[14-1-2. 周辺制御部Vブランク信号割り込み処理]

次に、図14に示した、周辺制御部4150の周辺制御MPU4150aからの画面データを受け入れることができる状態である旨を伝えるVブランク信号が液晶及び音制御部4160の音源内蔵VDP4160aから入力されたことを契機として実行する周辺制御部Vブランク信号割り込み処理について説明する。この周辺制御部Vブランク信号割り込み処理が開始されると、周辺制御部4150の周辺制御MPU4150aは、図53に示すように、定常処理中フラグSP-FLGが値0であるかを判定する（ステップS1045）。この定常処理中フラグSP-FLGは、上述したように、図52の周辺制御部電源投入時処理におけるステップS1009～ステップS1038の周辺制御部定常処理を実行中であるとき値1、周辺制御部定常処理を実行完了したとき値0にそれぞれセットされる。

【0819】

ステップS1045で定常処理中フラグSP-FLGが値0でない（値1である）とき、つまり周辺制御部定常処理を実行中であるときには、そのままこのルーチンを終了する。一方、ステップS1045で定常処理中フラグSP-FLGが値0であるとき、つまり

周辺制御部定常処理を実行完了したときには、Vブランク信号検出フラグVB-FLGに値1をセットし（ステップS1050）、このルーチンを終了する。このVブランク信号検出フラグVB-FLGは、上述したように、周辺制御部定常処理を実行するか否かを決定するためのフラグであり、周辺制御部定常処理を実行するとき値1、周辺制御部定常処理を実行しないとき値0にそれぞれ設定される。

【0820】

本実施形態では、ステップS1045で定常処理中フラグSP-FLGが値0であるか否か、つまり周辺制御部定常処理を実行完了したか否かを判定し、周辺制御部定常処理を実行完了したときにはステップS1050でVブランク信号検出フラグVB-FLGに値1をセットするようになっているが、これは、周辺制御部定常処理を実行中であるときに、Vブランク信号が入力されてVブランク信号検出フラグVB-FLGに値1をセットすると、図52の周辺制御部電源投入時処理におけるステップS1008の判定で周辺制御部定常処理を実行するものとして、現在実行中の周辺制御部定常処理を途中で強制的にキャンセルして周辺制御部定常処理を最初から実行開始するため、これを防止する目的で、図52の周辺制御部電源投入時処理（周辺制御部定常処理）におけるステップS1009で定常処理中フラグSP-FLGに値1をセットすることで周辺制御部定常処理を実行中である旨を、本ルーチンである周辺制御部Vブランク信号割り込み処理に伝えるとともに、図52の周辺制御部電源投入時処理（周辺制御部定常処理）におけるステップS1038で定常処理中フラグSP-FLGに値0をセットすることで周辺制御部定常処理を実行完了した旨を、本ルーチンである周辺制御部Vブランク信号割り込み処理に伝えることにより、本ルーチンである周辺制御部Vブランク信号割り込み処理におけるステップS1045の判定で定常処理中フラグSP-FLGが値0であるか否か、つまり周辺制御部定常処理を実行完了したか否かを判定するようになっている。換言すると、Vブランク信号が入力されて次のVブランク信号が入力されるまでに周辺制御部定常処理を実行完了することができず、いわゆる処理落ちした場合の処置である。

【0821】

これにより、今回の周辺制御部定常処理においては、約33.3msという時間でその処理を完了できず処理落ちした場合には、図52の周辺制御部電源投入時処理におけるステップS1008の判定で次のVブランク信号が入力されるまで待機する状態となる。つまり、処理落ちした今回の周辺制御部定常処理を実行するための時間が約66.6msとなる。通常、図52の周辺制御部電源投入時処理（周辺制御部定常処理）におけるステップS1010で1ms割り込みタイマの起動により1ms割り込みタイマが発生するごとに繰り返し実行する、後述する周辺制御部1msタイマ割り込み処理は1回の周辺制御部定常処理に対して32回だけ実行されるものの、上述した処理落ちした今回の周辺制御部定常処理が存在する場合には、周辺制御部1msタイマ割り込み処理が64回ではなく、32回だけ実行されるようになっている。つまり、周辺制御部定常処理が処理落ちした場合であっても、周辺制御部定常処理による演出の進行状態とタイマ割り込み制御である周辺制御部1msタイマ割り込み処理による演出の進行状態との整合性が崩れないようになっている。したがって、周辺制御部定常処理が処理落ちした場合であっても演出の進行状態を確実に整合させることができる。

【0822】

[14-1-3. 周辺制御部1msタイマ割り込み処理]

次に、図52の周辺制御部電源投入時処理の周辺制御部定常処理におけるステップS1010で1ms割り込みタイマの起動により1ms割り込みタイマが発生するごとに繰り返し実行する周辺制御部1msタイマ割り込み処理について説明する。この周辺制御部1msタイマ割り込み処理が開始されると、図14に示した周辺制御部4150の周辺制御MPU4150aは、図54に示すように、1msタイマ割り込み実行回数STNが33回より小さいか否かを判定する（ステップS1100）。この1msタイマ割り込み実行回数STNは、上述したように、図52の周辺制御部電源投入時処理の周辺制御部定常処理におけるステップS1010の1ms割り込みタイマ起動処理で1ms割り込みタイマ

10

20

30

40

50

が起動して本ルーチンである周辺制御部 1 m s タイマ割り込み処理が実行された回数をカウントするカウンターである。本実施形態では、遊技盤側液晶表示装置 1 9 0 0 及び上皿側液晶表示装置 4 7 0 のフレーム周波数（1 秒間あたりの画面更新回数）として、上述したように、概ね秒間 3 0 f p s に設定しているため、V ブランク信号が入力される間隔は、約 3 3 . 3 m s （ $= 1 0 0 0 m s \div 3 0 f p s$ ）となっている。つまり、周辺制御部定常処理は、約 3 3 . 3 m s ごとに繰り返し実行されるようになっていて、周辺制御部定常処理におけるステップ S 1 0 1 0 で 1 m s 割り込みタイマを起動した後、次の周辺制御部定常処理が実行されるまでに、周辺制御部 1 m s タイマ割り込み処理が 3 2 回だけ実行されるようになっていて、具体的には、周辺制御部定常処理におけるステップ S 1 0 1 0 で 1 m s 割り込みタイマが起動されると、まず 1 回目の 1 m s タイマ割り込みが発生し、2 回目、・・・、そして 3 2 回目の 1 m s タイマ割り込みが順次発生することとなる。

10

【0 8 2 3】

ステップ S 1 1 0 0 で 1 m s タイマ割り込み実行回数 S T N が 3 3 回より小さくないとき、つまり 3 3 回目の 1 m s タイマ割り込みが発生してこの周辺制御部 1 m s タイマ割り込み処理が開始されたときには、そのままこのルーチンを終了する。3 3 回目の 1 m s タイマ割り込みの発生が次の V ブランク信号の発生よりたまたま先行した場合には、本実施形態では、割り込み処理の優先順位として、周辺制御部 1 m s タイマ割り込み処理の方が周辺制御部 V ブランク割り込み処理と比べて高く設定されているものの、この 3 3 回目の 1 m s タイマ割り込みによる周辺制御部 1 m s タイマ割り込み処理の開始を強制的にキャンセルするようになっていて、換言すると、本実施形態では、V ブランク信号が周辺制御基板 4 1 4 0 のシステム全体を支配する信号であるため、3 3 回目の 1 m s タイマ割り込みの発生が次の V ブランク信号の発生よりたまたま先行した場合には、周辺制御部 V ブランク割り込み処理を実行するために 3 3 回目の 1 m s タイマ割り込みによる周辺制御部 1 m s タイマ割り込み処理の開始が強制的にキャンセルさせられている。そして、V ブランク信号の発生により周辺制御部定常処理におけるステップ S 1 0 1 0 で 1 m s 割り込みタイマを再び起動した後、新たに 1 回目の 1 m s タイマ割り込みの発生による周辺制御部 1 m s タイマ割り込み処理を開始するようになっていて。

20

【0 8 2 4】

一方、ステップ S 1 1 0 0 で 1 m s タイマ割り込み実行回数 S T N が 3 3 回より小さいときには、1 m s タイマ割り込み実行回数 S T N に値 1 だけ足す（インクリメントする、ステップ S 1 1 0 2）。この 1 m s タイマ割り込み実行回数 S T N に値 1 が足されることにより、図 5 2 の周辺制御部電源投入時処理の周辺制御部定常処理におけるステップ S 1 0 1 0 の 1 m s 割り込みタイマ起動処理で 1 m s 割り込みタイマが起動して本ルーチンである周辺制御部 1 m s タイマ割り込み処理が実行された回数が 1 回分だけ増えることとなる。

30

【0 8 2 5】

ステップ S 1 1 0 2 に続いて、モータ及びソレノイド駆動処理を行う（ステップ S 1 1 0 4）。このモータ及びソレノイド駆動処理では、図 1 5 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c のスケジュールデータ記憶領域 4 1 5 0 c a e にセットされた電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データのうち、ポイントが指示する駆動データに従って、図 1 4 に示した、枠装飾駆動アンプ基板 1 9 4 及びモータ駆動基板 4 1 8 0 のモータやソレノイド等の電氣的駆動源を駆動するとともに、時系列に規定された次の駆動データにポイントを更新し、このモータ及びソレノイド駆動処理を実行するごとに、ポイントを更新する。

40

【0 8 2 6】

具体的には、モータ及びソレノイド駆動処理では、枠装飾駆動アンプ基板 1 9 4 への D M A シリアル連続送信処理を行う。ここでは、図 1 5 に示した周辺制御 M P U 4 1 5 0 a の周辺制御 D M A コントローラ 4 1 5 0 a c を利用して枠装飾駆動アンプ基板モータ用シリアル I / O ポート連続送信を行う。この枠装飾駆動アンプ基板モータ用シリアル I / O

50

ポート連続送信が開始されるときには、まず周辺制御MPU4150aと外付けされる周辺制御RAM4150cのスケジュールデータ記憶領域4150caeにセットされた電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データのうち、ポインタが指示する駆動データに基づいて、図7に示した操作ユニット400のダイヤル駆動モータ414への駆動信号を出力するための扉側モータ駆動データSTM-DATを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して作成するとともに、図15に示した周辺制御RAM4150cの枠装飾駆動アンプ基板側モータ用送信データ記憶領域4150cafにセットする。そして周辺制御MPU4150aの周辺制御CPUコア4150aaは、周辺制御DMAコントローラ4150acの要求要因に枠装飾駆動アンプ基板モータ用シリアルI/Oポートの送信を指定し、枠装飾駆動アンプ基板側モータ用送信データ記憶領域4150cafの先頭アドレスに格納された扉側モータ駆動データSTM-DATのうちの最初の1バイトを、外部バス4150h、周辺制御バスコントローラ4150ad、そして周辺バス4150aiを介して、枠装飾駆動アンプ基板モータ用シリアルI/Oポートの送信バッファレジスタに転送して書き込む。これにより、枠装飾駆動アンプ基板モータ用シリアルI/Oポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、扉側モータ駆動クロック信号STM-CLKと同期して送信シフトレジスタの1バイトのデータを、1ビットずつ送信開始する。

【0827】

周辺制御DMAコントローラ4150acは、枠装飾駆動アンプ基板モータ用シリアルI/Oポートの送信割り込み要求が発生するごとに、これを契機として（本実施形態では、枠装飾駆動アンプ基板モータ用シリアルI/Oポートの送信バッファレジスタに書き込まれた1バイトのデータが送信シフトレジスタに転送され、その送信バッファレジスタに1バイトのデータがなくなって空となったことを契機としている。）、周辺制御CPUコア4150aaがバスを使用していない場合に、枠装飾駆動アンプ基板側モータ用送信データ記憶領域4150cafに格納された残りの扉側モータ駆動データSTM-DATを1バイトずつ、外部バス4150h、周辺制御バスコントローラ4150ad、そして周辺バス4150aiを介して、枠装飾駆動アンプ基板モータ用シリアルI/Oポートの送信バッファレジスタに転送して書き込むことで、枠装飾駆動アンプ基板モータ用シリアルI/Oポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、扉側モータ駆動クロック信号STM-CLKと同期して送信シフトレジスタの1バイトのデータを、1ビットずつ送信開始し、枠装飾駆動アンプ基板モータ用シリアルI/Oポートによる連続送信を行っている。

【0828】

またモータ及びソレノイド駆動処理では、モータ駆動基板4180へのDMAシリアル連続送信処理を行う。ここでも、図15に示した周辺制御MPU4150aの周辺制御DMAコントローラ4150acを利用してモータ駆動基板用シリアルI/Oポート連続送信を行う。このモータ駆動基板用シリアルI/Oポート連続送信が開始されるときには、まず周辺制御MPU4150aと外付けされる周辺制御RAM4150cのスケジュールデータ記憶領域4150caeにセットされた電氣的駆動源スケジュールデータを構成する時系列に配列されたモータやソレノイド等の電氣的駆動源の駆動データのうち、ポインタが指示する駆動データに基づいて、図8に示した遊技盤4に設けられる各種可動体を可動させるためのモータやソレノイドへの駆動信号を出力するための遊技盤側モータ駆動データSM-DATを、周辺制御部4150の周辺制御ROM4150b又は周辺制御RAM4150cの各種制御データコピーエリア4150ceから抽出して作成するとともに、図15に示した周辺制御RAM4150cのモータ駆動基板側送信データ記憶領域4150cagにセットする。そして周辺制御MPU4150aの周辺制御CPUコア4150aaは、周辺制御DMAコントローラ4150acの要求要因にモータ駆動基板用シリアルI/Oポートの送信を指定し、モータ駆動基板側送信データ記憶領域4150cag

の先頭アドレスに格納された遊技盤側モータ駆動データ S M - D A T のうちの最初の 1 バイトを、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、モータ駆動基板用シリアル I / O ポートの送信バッファレジスタに転送して書き込む。これにより、モータ駆動基板用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、遊技盤側モータ駆動クロック信号 S M - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始する。

【0829】

周辺制御 D M A コントローラ 4 1 5 0 a c は、モータ駆動基板用シリアル I / O ポートの送信割り込み要求が発生するごとに、これを契機として（本実施形態では、モータ駆動基板用シリアル I / O ポートの送信バッファレジスタに書き込まれた 1 バイトのデータが送信シフトレジスタに転送され、その送信バッファレジスタに 1 バイトのデータがなくなって空となったことを契機としている。）、周辺制御 C P U コア 4 1 5 0 a a がバスを使用していない場合に、モータ駆動基板側送信データ記憶領域 4 1 5 0 c a g に格納された残りの遊技盤側モータ駆動データ S M - D A T を 1 バイトずつ、外部バス 4 1 5 0 h、周辺制御バスコントローラ 4 1 5 0 a d、そして周辺バス 4 1 5 0 a i を介して、モータ駆動基板用シリアル I / O ポートの送信バッファレジスタに転送して書き込むことで、モータ駆動基板用シリアル I / O ポートは、この書き込まれた送信バッファレジスタのデータを送信シフトレジスタに転送し、遊技盤側モータ駆動クロック信号 S M - C L K と同期して送信シフトレジスタの 1 バイトのデータを、1 ビットずつ送信開始し、モータ駆動基板用シリアル I / O ポートによる連続送信を行っている。

【0830】

ステップ S 1 1 0 4 に続いて、可動体情報取得処理を行う（ステップ S 1 1 0 6）。この可動体情報取得処理では、遊技盤 4 に設けた各種検出スイッチからの検出信号が入力されているか否かを判定することにより各種検出スイッチからの検出信号の履歴情報（例えば、原位置履歴情報、可動位置履歴情報など。）を作成し、図 1 5 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c の可動体情報取得記憶領域 4 1 5 0 c a h にセットする。この可動体情報取得記憶領域 4 1 5 0 c a h にセットされる各種検出スイッチからの検出信号の履歴情報から遊技盤 4 に設けた各種可動体の原位置や可動位置等を取得することができる。

【0831】

ステップ S 1 1 0 6 に続いて、操作ユニット情報取得処理を行う（ステップ S 1 1 0 8）。この操作ユニット情報取得処理では、操作ユニット 4 0 0 に設けられた各種検出スイッチからの検出信号が入力されているか否かを判定することにより各種検出スイッチからの検出信号の履歴情報（例えば、ダイヤル操作部 4 0 1 の回転（回転方向）履歴情報、及び押圧操作部 4 0 5 の操作履歴情報など。）を作成し、図 1 5 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c の操作ユニット情報取得記憶領域 4 1 5 0 c a i にセットする。この操作ユニット情報取得記憶領域 4 1 5 0 c a i にセットされる各種検出スイッチからの検出信号の履歴情報からダイヤル操作部 4 0 1 の回転方向や押圧操作部 4 0 5 の操作有無を取得することができる。

【0832】

ステップ S 1 1 0 8 に続いて、バックアップ処理を行い（ステップ S 1 1 1 0）、このルーチンを終了する。このバックアップ処理では、図 1 5 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b と、バックアップ第 2 エリア 4 1 5 0 c c と、にそれぞれコピーしてバックアップするとともに、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 S R A M 4 1 5 0 d に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 d b と、バックアップ第 2 エリア 4 1 5 0 d c と、にそれぞれコピーしてバックアップする。

【0833】

具体的には、バックアップ処理では、周辺制御 R A M 4 1 5 0 c について、図 1 5 に示

10

20

30

40

50

した、バックアップ対象ワークエリア4150caにおける、1ms割り込みタイマが発生するごとに、つまり本ルーチンである周辺制御部1msタイマ割り込み処理が実行されるごとに、バックアップ対象となっているBank0(1ms)に含まれる、梓装飾駆動アンプ基板側モータ用送信データ記憶領域4150caf、モータ駆動基板側送信データ記憶領域4150cag、可動体情報取得記憶領域4150cah、及び操作ユニット情報取得記憶領域4150caiに記憶されている内容である演出情報(1ms)を、演出バックアップ情報(1ms)として、バックアップ第1エリア4150cbのBank1(1ms)及びBank2(1ms)に周辺制御DMAコントローラ4150acが高速にコピーし、そしてバックアップ第2エリア4150ccのBank3(1ms)及びBank4(1ms)に周辺制御DMAコントローラ4150acが高速にコピーする。

10

【0834】

この周辺制御DMAコントローラ4150acによるBank0(1ms)に記憶されている内容の高速コピーについて簡単に説明すると、図15に示した周辺制御MPU4150aの周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank0(1ms)に記憶されている内容を、バックアップ第1エリア4150cbのBank1(1ms)へのコピーを指定し、Bank0(1ms)の先頭アドレスに格納された内容からBank0(1ms)の終端アドレスに格納された内容までを、所定バイト(例えば、1バイト)ずつ連続してバックアップ第1エリア4150cbのBank1(1ms)の先頭アドレスから順番にすべてコピーし、そして周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank0(1ms)に記憶されている内容を、バックアップ第1エリア4150cbのBank2(1ms)へのコピーを指定し、Bank0(1ms)の先頭アドレスに格納された内容からBank0(1ms)の終端アドレスに格納された内容までを、所定バイト(例えば、1バイト)ずつ連続してバックアップ第1エリア4150cbのBank2(1ms)の先頭アドレスから順番にすべてコピーする。

20

【0835】

続いて、周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank0(1ms)に記憶されている内容を、バックアップ第2エリア4150ccのBank3(1ms)へのコピーを指定し、Bank0(1ms)の先頭アドレスに格納された内容からBank0(1ms)の終端アドレスに格納された内容までを、所定バイト(例えば、1バイト)ずつ連続してバックアップ第2エリア4150ccのBank3(1ms)の先頭アドレスから順番にすべてコピーし、そして周辺制御MPUコア4150aaが周辺制御DMAコントローラ4150acの要求要因にBank0(1ms)に記憶されている内容を、バックアップ第2エリア4150ccのBank4(1ms)へのコピーを指定し、Bank0(1ms)の先頭アドレスに格納された内容からBank0(1ms)の終端アドレスに格納された内容までを、所定バイト(例えば、1バイト)ずつ連続してバックアップ第2エリア4150ccのBank4(1ms)の先頭アドレスから順番にすべてコピーする。

30

【0836】

このように、周辺制御部1msタイマ割り込み処理では、1msという期間内において、演出の進行として上述したステップS1104～ステップS1108の演出に関する各種処理を実行している。これに対して、図52の周辺制御部電源投入時処理における周辺制御部定常処理では、約33.3msという期間内において、演出の進行として上述したステップS1012～ステップS1032の演出に関する各種処理を実行している。周辺制御部1msタイマ割り込み処理では、ステップS1100で1msタイマ割り込み実行回数STNが値33より小さくないとき、つまり33回目の1msタイマ割り込みが発生してこの周辺制御部1msタイマ割り込み処理が開始されたときには、そのままこのルーチンを終了するようになっているため、仮に、33回目の1msタイマ割り込みの発生が次のVブランク信号の発生よりたまたま先行した場合でも、この33回目の1msタイマ割り込みによる周辺制御部1msタイマ割り込み処理の開始を強制的にキャンセルし、

40

50

Vブランク信号の発生により周辺制御部定常処理におけるステップS1010で1ms割り込みタイマを再び起動した後、新たに1回目の1msタイマ割り込みの発生による周辺制御部1msタイマ割り込み処理を開始するようになっている。つまり、周辺制御部定常処理による演出の進行状態とタイマ割り込み制御である周辺制御部1msタイマ割り込み処理による演出の進行状態との整合性が崩れないようになっている。したがって、演出の進行状態を確実に整合させることができる。

【0837】

また、上述したように、Vブランク信号が出力される間隔は、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470の液晶サイズによって多少変化するし、周辺制御MPU4150aと音源内蔵VDP4160aとが実装された周辺制御基板4140の製造ロットにおいてもVブランク信号が出力される間隔が多少変化する場合もある。本実施形態では、Vブランク信号が周辺制御基板4140のシステム全体を支配する信号であるため、33回目の1msタイマ割り込みの発生が次のVブランク信号の発生よりたまたま先行した場合には、周辺制御部Vブランク割り込み処理を実行するために33回目の1msタイマ割り込みによる周辺制御部1msタイマ割り込み処理の開始が強制的にキャンセルさせられている。つまり本実施形態では、Vブランク信号が出力される間隔が多少変化する場合であっても、33回目の1msタイマ割り込みによる周辺制御部1msタイマ割り込み処理の開始を強制的にキャンセルすることによって、このVブランク信号が出力される間隔が多少変化するによる時間ズレを吸収することができるようになっている。

【0838】

[14-1-4. 周辺制御部コマンド受信割り込み処理]

次に、主制御基板4100からの各種コマンドを受信する周辺制御部コマンド受信割り込み処理について説明する。図14に示した周辺制御部4150の周辺制御MPU4150aは、主制御基板4100からの各種コマンドがシリアルデータとして送信開始されると、これを契機として主周シリアルデータを周辺制御MPU4150aに内蔵する主制御基板用シリアルI/Oポートで1バイト(8ビット)の情報を受信バッファに取り込み、この取り込みが完了すると、これを契機として割り込みが発生し、周辺制御部コマンド受信割り込み処理を行う。主周シリアルデータは、1パケットが3バイトに構成されており、1バイト目としてステータスが割り振られ、2バイト目としてモードが割り振られ、3バイト目としてステータスとモードとを数値とみなしてその合計を算出したサム値が割り振られている。

【0839】

周辺制御部コマンド受信割り込み処理が開始されると、周辺制御部4150の周辺制御MPU4150aは、図55に示すように、1バイト受信期間タイマがタイムアウトしたか否かを判定する(ステップS1200)。この1バイト受信期間タイマは、主制御基板4100から送信される主周シリアルデータのうち、1バイト(8ビット)の情報を受信し得る期間を設定するものである。

【0840】

ステップS1200で1バイト受信期間タイマがタイムアウトしていないとき、つまり主制御基板4100から送信される主周シリアルデータのうち、1バイト(8ビット)の情報を受信し得る期間内であるときには、周辺制御MPU4150aの内蔵する主制御基板用シリアルI/Oポートの受信バッファから受信した1バイトの情報を取り込み(ステップS1202)、受信カウンタSRXCに値1を加える(インクリメントする、ステップS1204)。この受信カウンタSRXCは、受信バッファから取り出した回数を示すカウンタであり、主周シリアルデータの1バイト目であるステータスを受信バッファから取り出すと値1、主周シリアルデータの2バイト目であるモードを受信バッファから取り出すと値2、主周シリアルデータの3バイト目であるサム値を受信バッファから取り出すと値3となる。なお、受信カウンタSRXCは、電源投入時等に初期値0がセットされる。

【0841】

ステップ S 1 2 0 4 に続いて、受信カウンタ S R X C が値 3 であるか否か、つまり主周シリアルデータの 3 バイト目であるサム値を受信バッファから取り出したか否かを判定する（ステップ S 1 2 0 6）。この判定では、主周シリアルデータの 1 バイト目であるステータスに続いて、主周シリアルデータの 2 バイト目であるモード、そして主周シリアルデータの 3 バイト目であるサム値を、順に受信バッファから取り出したか否かを判定している。

【0842】

ステップ S 1 2 0 6 で受信カウンタ S R X C が値 3 でないとき、つまり主周シリアルデータの 1 バイト目であるステータスに続いて、まだ主周シリアルデータの 2 バイト目であるモード、そして主周シリアルデータの 3 バイト目であるサム値を、順に受信バッファから取り出していないときには、1 バイト受信期間タイマのセットを行い（ステップ S 1 2 0 8）、このルーチンを終了する。ステップ S 1 2 0 8 で 1 バイト受信期間タイマがセットされることで、主周シリアルデータの 2 バイト目であるモード又は主周シリアルデータの 3 バイト目であるサム値を受信し得る期間が設定される。

【0843】

一方、ステップ S 1 2 0 6 で受信カウンタ S R X C が値 3 であるとき、つまり主周シリアルデータの 1 バイト目であるステータスに続いて、主周シリアルデータの 2 バイト目であるモード、そして主周シリアルデータの 3 バイト目であるサム値を、順に受信バッファから取り出したときには、受信カウンタ S R X C に初期値 0 をセットし（ステップ S 1 2 1 0）、サム値を算出する（ステップ S 1 2 1 2）。この算出は、ステップ S 1 2 0 2 で受信バッファからすでに取り出した、主周シリアルデータの 1 バイト目であるステータスと、主周シリアルデータの 2 バイト目であるモードと、を数値とみなしてその合計（サム値）を算出する。

【0844】

ステップ S 1 2 1 2 に続いて、ステップ S 1 2 0 2 で受信バッファからすでに取り出した主周シリアルデータの 3 バイト目であるサム値と、ステップ S 1 2 1 2 で算出したサム値と、が一致しているか否かを判定する（ステップ S 1 2 1 4）。ステップ S 1 2 0 2 で受信バッファからすでに取り出した主周シリアルデータの 3 バイト目であるサム値は、主制御基板 4 1 0 0 からの主周シリアルデータのうち、主周シリアルデータの 3 バイト目として割り振られたサム値であるため、ステップ S 1 2 1 2 で算出したサム値と一致しているはずである。ところが、パチンコ遊技機 1 は、パチンコ島設備から遊技球が供給されており、遊技球は、互いにこすれ合って帯電すると、静電放電してノイズを発生するため、パチンコ遊技機 1 はノイズの影響を受けやすい環境下にある。そこで、本実施形態では、周辺制御部 4 1 5 0 側において、受信した主周シリアルデータの 1 バイト目として割り振られたステータスと、主周シリアルデータの 2 バイト目として割り振られたモードと、を数値とみなしてその合計（サム値）を算出し、この算出したサム値が、主制御基板 4 1 0 0 からの主周シリアルデータのうち、主周シリアルデータの 3 バイト目として割り振られたサム値と一致しているか否かを判定している。これにより、周辺制御 M P U 4 1 5 0 a は、主制御基板 4 1 0 0 と周辺制御基板 4 1 4 0 との基板間において、主周シリアルデータがノイズの影響を受けて正規と異なる主周シリアルデータに変化したか否かを判定することができる。

【0845】

ステップ S 1 2 1 4 で、ステップ S 1 2 0 2 で受信バッファからすでに取り出した主周シリアルデータの 3 バイト目であるサム値と、ステップ S 1 2 1 2 で算出したサム値と、が一致しているときには、受信した、主周シリアルデータの 1 バイト目として割り振られたステータスと、主周シリアルデータの 2 バイト目として割り振られたモードとを、図 1 5 に示した、周辺制御 M P U 4 1 5 0 a と外付けされる周辺制御 R A M 4 1 5 0 c の受信コマンド記憶領域 4 1 5 0 c a c に記憶し（ステップ S 1 2 1 6）、このルーチンを終了する。この受信コマンド記憶領域 4 1 5 0 c a c は、リングバッファとして用いており、主周シリアルデータの 1 バイト目として割り振られたステータスと、主周シリアルデータ

の2バイト目として割り振られたモードとは、受信コマンド記憶領域4150cacの周辺制御部受信リングバッファに記憶される。この「周辺制御部受信リングバッファ」とは、バッファの最後と先頭が繋がっているように使われるバッファのことであり、バッファの先頭から順次データを記憶し、バッファの最後まできたら最初に戻って記憶する。なお、周辺制御MPU4150aは、ステップS1216で周辺制御部受信リングバッファに記憶する際に、受信した、主周シリアルデータの1バイト目として割り振られたステータスと、主周シリアルデータの2バイト目として割り振られたモードと、を対応付けて記憶しており、3バイト目として割り振られたサム値を破棄する。

【0846】

一方、ステップS1200で1バイト受信期間タイマがタイムアウトしていないとき、つまり主制御基板4100から送信される主周シリアルデータのうち、1バイト(8ビット)の情報を受信し得る期間を超えているときには、又はステップS1214で、ステップS1202で受信バッファからすでに取り出した主周シリアルデータの3バイト目であるサム値と、ステップS1212で算出したサム値と、が一致していないときには、そのままこのルーチンを終了する。

【0847】

[14-1-5. 周辺制御部停電予告信号割り込み処理]

次に、図17に示した、主制御基板4100の停電監視回路4100eからの停電予告信号(周辺停電予告信号)が主制御基板4100から入力されたことを契機として実行する周辺制御部停電予告信号割り込み処理について説明する。この周辺制御部停電予告信号割り込み処理が開始されると、図14に示した周辺制御部4150の周辺制御MPU4150aは、まず2マイクロ秒タイマを起動し(ステップS1300)、停電予告信号(周辺停電予告信号)が入力されているか否かを判定する(ステップS1302)。この判定で停電予告信号(周辺停電予告信号)が入力されていないときには、そのままこのルーチンを終了する。

【0848】

一方、ステップS1302で停電予告信号が入力されているときには、2マイクロ秒経過したか否かを判定する(ステップS1304)。この判定では、ステップS1300で起動したタイマが2マイクロ秒経過した否かを判定している。ステップS1304で2マイクロ秒経過していないときには、ステップS1302に戻り、停電予告信号が入力されているか否かを判定し、停電予告信号が入力されていないときにはそのままこのルーチンを終了する一方、停電予告信号が入力されているときには、再びステップS1304で2マイクロ秒経過したか否かを判定する。つまりステップS1304の判定では、本ルーチンである周辺制御部停電予告信号割り込み処理が開始されて2マイクロ秒間、停電予告信号が入力され続けているか否かを判定している。

【0849】

ステップS1304で本ルーチンである周辺制御部停電予告信号割り込み処理が開始されて2マイクロ秒間、停電予告信号が入力され続けているときには、節電処理を行う(ステップS1306)。この節電処理では、遊技盤側液晶表示装置1900及び上皿側液晶表示装置470のバックライトの消灯、遊技盤4に設けられるモータやソレノイドへの励磁OFF、各種LEDの消灯等を順次実行することによりパチンコ遊技機1のシステム全体の消費電力を抑えることによって、パチンコ遊技機1の電力が遮断されても周辺制御MPU4150aが動作可能な時間である20ミリ秒の期間だけ安定動作を確保している。

【0850】

ステップS1306に続いて、コマンド受信待機処理を行う(ステップS1308)。このコマンド受信待機処理では、主制御基板4100が送信中の各種コマンドがある場合を想定して、送信中のコマンドを周辺制御MPU4150aが受信することができるように、少なくとも、17ミリ秒の期間だけ待機するようになっている。コマンドを受信すると、上述した、周辺制御部コマンド受信割り込み処理が開始されて、図15に示した、周辺制御MPU4150aと外付けされる周辺制御RAM4150cの受信コマンド記憶領

域 4 1 5 0 c a c（周辺制御部受信リングバッファ）に受信したコマンドが記憶される。

【0851】

ステップ S 1 3 0 8 に続いて、コマンドのバックアップ処理を行う（ステップ S 1 3 1 0）。このコマンドのバックアップ処理では、図 1 5 に示した、バックアップ対象ワークエリア 4 1 5 0 c a における Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の Bank 1（1 f r）及び Bank 2（1 f r）に周辺制御 DMA コントローラ 4 1 5 0 a c が高速にコピーし、そしてバックアップ第 2 エリア 4 1 5 0 c c の Bank 3（1 f r）及び Bank 4（1 f r）に周辺制御 DMA コントローラ 4 1 5 0 a c が高速にコピーする。

【0852】

この周辺制御 DMA コントローラ 4 1 5 0 a c による Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容の高速コピーについて簡単に説明すると、図 1 5 に示した周辺制御 MPU 4 1 5 0 a の周辺制御 MPU コア 4 1 5 0 a a が周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因に Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の Bank 1（1 f r）に含まれる受信コマンド記憶領域へのコピーを指定し、Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c の先頭アドレスに格納された内容から Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c の終端アドレスに格納された内容までを、所定バイト（例えば、1 バイト）ずつ連続してバックアップ第 1 エリア 4 1 5 0 c b の Bank 1（1 f r）に含まれる受信コマンド記憶領域の先頭アドレスから順番にすべてコピーし、そして周辺制御 MPU コア 4 1 5 0 a a が周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因に Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 1 エリア 4 1 5 0 c b の Bank 2（1 f r）に含まれる受信コマンド記憶領域へのコピーを指定し、Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c の先頭アドレスに格納された内容から Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c の終端アドレスに格納された内容までを、所定バイト（例えば、1 バイト）ずつ連続してバックアップ第 1 エリア 4 1 5 0 c b の Bank 2（1 f r）に含まれる受信コマンド記憶領域の先頭アドレスから順番にすべてコピーする。

【0853】

続いて、周辺制御 MPU コア 4 1 5 0 a a が周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因に Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 c c の Bank 3（1 f r）に含まれる受信コマンド記憶領域へのコピーを指定し、Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c の先頭アドレスに格納された内容から Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c の終端アドレスに格納された内容までを、所定バイト（例えば、1 バイト）ずつ連続してバックアップ第 2 エリア 4 1 5 0 c c の Bank 3（1 f r）に含まれる受信コマンド記憶領域の先頭アドレスから順番にすべてコピーし、そして周辺制御 MPU コア 4 1 5 0 a a が周辺制御 DMA コントローラ 4 1 5 0 a c の要求要因に Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c に記憶されている内容を、バックアップ第 2 エリア 4 1 5 0 c c の Bank 4（1 f r）に含まれる受信コマンド記憶領域へのコピーを指定し、Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c の先頭アドレスに格納された内容から Bank 0（1 f r）に含まれる受信コマンド記憶領域 4 1 5 0 c a c の終端アドレスに格納された内容までを、所定バイト（例えば、1 バイト）ずつ連続してバックアップ第 2 エリア 4 1 5 0 c c の Bank 4（1 f r）に含まれる受信コマンド記憶領域の先頭アドレスから順番にすべてコピーする。

【0854】

ステップ S 1 3 1 0 に続いて、停電予告信号（周辺停電予告信号）が入力されているかどうかを判定する（ステップ S 1 3 1 2）。この判定で停電予告信号が入力されているとき

10

20

30

40

50

には、W D T クリア処理を行う（ステップ S 1 3 1 4）。この W D T クリア処理では、周辺制御 M P U 4 1 5 0 a は、図 1 5 に示した周辺制御内蔵 W D T 4 1 5 0 a f と、図 1 4 に示した周辺制御外部 W D T 4 1 5 0 e と、にクリア信号を出力して周辺制御 M P U 4 1 5 0 a にリセットがかからないようにする。

【0855】

一方、ステップ S 1 3 1 2 で停電予告信号が入力されていないとき、又はステップ S 1 3 1 4 に続いて、再びステップ S 1 3 1 2 に戻り、停電予告信号が入力されているか否かを判定する。つまり、停電予告信号（周辺停電予告信号）が入力されているか否かを無限に判定し続けることとなる。このように無限に判定し続けることにより、ステップ S 1 3 1 2 で停電予告信号（周辺停電予告信号）が入力されていないときには、周辺制御 M P U 4 1 5 0 a は、周辺制御内蔵 W D T 4 1 5 0 a f と、周辺制御外部 W D T 4 1 5 0 e と、にクリア信号を出力することができなくなり、周辺制御 M P U 4 1 5 0 a にリセットがかかる一方、ステップ S 1 3 1 2 で停電予告信号が入力されているときには、ステップ S 1 3 1 4 で W D T クリア処理を行い、周辺制御 M P U 4 1 5 0 a にリセットがかからない。なお、周辺制御 M P U 4 1 5 0 a にリセットがかかると、図 5 2 に示した周辺制御部電源投入時処理が再び開始されることとなる。

【0856】

このように、ステップ S 1 3 1 2 による判定で無限ループにおいて停電予告信号（周辺停電予告信号）の入力が継続する場合には、ステップ S 1 3 1 4 で W D T クリア処理が実行されることによって停電状態になる直前で周辺制御 M P U 4 1 5 0 a にリセットがかからないようになっていく。これに対して、ステップ S 1 3 1 2 による判定で無限ループにおいて停電予告信号の入力が継続されず解除された場合には、W D T クリア処理が実行されないため、周辺制御内蔵 W D T 4 1 5 0 a f と、周辺制御外部 W D T 4 1 5 0 e と、にクリア信号を出力が中断されるようになっていく。これにより、ノイズなどで本ルーチンである周辺制御部停電予告信号割り込み処理が誤って開始され、そのノイズが 2 マイクロ秒の期間を超えて発生することでステップ S 1 3 0 2 の判定を通過したとしても、ステップ S 1 3 1 2 による判定で無限ループにおいて停電予告信号（周辺停電予告信号）の入力が継続されず解除された場合には、ステップ S 1 3 1 4 の W D T クリア処理が実行されないことにより周辺制御 M P U 4 1 5 0 a にリセットがかかるようになっていくため、そのようなノイズに対して自動的にリセット復帰することで対応することができるようになっている。

【0857】

以上のような実施形態によれば、パチンコ遊技機 1 が図 1 1 の主制御基板 4 1 0 0 及び図 1 2 の払出制御基板 4 1 1 0 を備えている。主制御基板 4 1 0 0 は、図 8 の遊技盤 4 に区画形成される遊技領域 1 1 0 0 に向かって図 5 の打球発射装置 6 5 0 によって発射される遊技球が遊技領域 1 1 0 0 に設けられる始動領域である図 8 の上始動口 2 1 0 1 や下始動口 2 1 0 2 に侵入したことに基づいて遊技の進行を制御する遊技制御マイクロプロセッサである図 1 1 の主制御 M P U 4 1 0 0 a が実装されている。払出制御基板 4 1 1 0 は、主制御基板 4 1 0 0 からの払出指令である図 2 8 (a) , (b) の賞球コマンドに基づいて図 5 の賞球装置 7 4 0 による遊技球の払い出しを制御する払出制御マイクロプロセッサである図 1 2 の払出制御 M P U 4 1 2 0 a が実装されている。

【0858】

遊技制御マイクロプロセッサである主制御 M P U 4 1 0 0 a は、少なくとも、主制御 M P U 4 1 0 0 a に内蔵されている R A M （主制御内蔵 R A M ）を備えている。主制御内蔵 R A M は、電源遮断後においても遊技に関する情報を記憶することができるようになっている。

【0859】

払出制御マイクロプロセッサである払出制御 M P U 4 1 2 0 a は、少なくとも、払出制御 M P U 4 1 2 0 a に内蔵されている R A M （払出制御内蔵 R A M ）を備えている。払出制御内蔵 R A M は、電源遮断後においても払い出しに関する情報を記憶することができ

ようになっている。

【0860】

本実施形態のパチンコ遊技機1は、さらに、図12の操作スイッチ860aを備えている。操作スイッチ860aは、電源投入時から図32の主制御側電源投入時処理におけるステップS16の判定処理が行われる期間内に操作されると、主制御内蔵RAMに記憶されている遊技に関する情報を消去するための図19のRAMクリア信号を遊技制御マイクロプロセッサである主制御MPU4100a出力するとともに、電源投入時から図35の払出制御部電源投入時処理におけるステップS512の判定処理が行われる期間内に操作されると、払出制御内蔵RAMに記憶されている払い出しに関する情報を消去するためのRAMクリア信号として図24のRWMC L R信号を払出制御マイクロプロセッサである払出制御MPU4120aに出力するRAMクリア機能と、電源投入時から図32の主制御側電源投入時処理におけるステップS16の判定処理が行われる期間（又は、電源投入時から図35の払出制御部電源投入時処理におけるステップS512の判定処理が行われる期間）が経過した後に操作されると、賞球装置740に関して発生したエラーを解除するためのエラー解除信号として図24のRWMC L R信号を遊技制御マイクロプロセッサである主制御MPU4100aに出力せずに払出制御マイクロプロセッサである払出制御MPU4120aに出力するエラー解除機能と、を兼備するものである。

10

【0861】

このように、操作スイッチ860aは、電源投入時から図32の主制御側電源投入時処理におけるステップS16の判定処理が行われる期間内に操作されると、主制御内蔵RAMに記憶されている遊技に関する情報を消去するための図19のRAMクリア信号を遊技制御マイクロプロセッサである主制御MPU4100aに出力するとともに、電源投入時から図35の払出制御部電源投入時処理におけるステップS512の判定処理が行われる期間内に操作されると、払出制御内蔵RAMに記憶されている払い出しに関する情報を消去するためのRAMクリア信号として図24のRWMC L R信号を払出制御マイクロプロセッサである払出制御MPU4120aに出力するRAMクリア機能と、電源投入時から図32の主制御側電源投入時処理におけるステップS16の判定処理が行われる期間（又は、電源投入時から図35の払出制御部電源投入時処理におけるステップS512の判定処理が行われる期間）が経過した後に操作されると、賞球装置740に関して発生したエラーを解除するためのエラー解除信号として図24のRWMC L R信号を遊技制御マイクロプロセッサである主制御MPU4100aに出力せずに払出制御マイクロプロセッサである払出制御MPU4120aに出力するエラー解除機能と、を兼備しているため、1つの操作スイッチ860aによる操作により、RAMクリア機能とエラー解除機能との2つの異なる機能をそれぞれパチンコ遊技機1に設けることができる。したがって、コスト削減に寄与しながらRAMクリア機能及びエラー解除機能を設けることができる。

20

30

【0862】

ところで、上述したようにパチンコ機1では、本体枠3に対して開閉可能な扉枠5に上皿液晶表示装置470の表示領域に操作面が重なるようにタッチパネル480が設けられている。演出制御プログラムは、周辺制御MPU4140aの制御による音源内蔵VDP4160aによって、液晶及び音制御ROM4160bに予め格納されている読み出された選択表示物の表示に用いる各選択表示物画像データや操作メニュー背景画像データに基づいて、上皿液晶表示装置470（第2表示装置）に、図62に示すような操作メニュー背景画像に少なくとも1つの選択表示物を重ねた表示態様で操作メニュー画面を表示させる（選択表示物表示制御手段）。具体的には、この操作メニュー画面では、主に、例えば、音量・光量リセットのための音量光量選択表示物、サングラスを掛けた「爆弾王」と名乗る乱暴者を模したおまけ選択表示物、及び、不慣れなパチンコ初心者の視線を引く文言「初めてのパチンコ」とともに遊技球を模した初心者向け選択表示物を水平方向に沿ってほぼ等間隔で配列して表示しており、ほぼ中心に配置している選択表示物を他の選択表示物よりもやや拡大して表示している。

40

【0863】

50

図 6 3 に示すように操作者がその指 F を用いて上皿液晶表示装置 4 7 0 の表示領域やや右側に表示された初心者向け選択表示物の位置においてタッチパネル 4 8 0 の接触面を触れて右から左に向けてスライドさせると、演出制御プログラムは、タッチパネル 4 8 0 の接触面の接触状態に基づいて上記おまけ選択表示物を縮小表示させるとともに当該初心者向け選択表示物を、例えば次に選択される候補として拡大して表示させるとともに、図 6 4 に示すように左に向けて各選択表示物を移動させるよう表示させる。

【0864】

引き続き、この操作者が、図 6 5 に示すように指 F で初めてのパチンコ選択表示物 K H B をタップすると、演出制御プログラムは、タッチパネル 4 8 0 の接触面の接触状態に応じた接触部分に基づいて検出ポイント进行特定する（検出ポイント取得手段）。さらに演出制御プログラムは、上皿液晶表示装置 4 7 0 の表示領域において対応する当該検出ポイントに、上記液晶及び音制御 R O M 4 1 6 0 b （演出制御記憶部）から読み出された環状画像データに基づいて当該初めてのパチンコ選択表示物の位置に小さな初期の環状表示物 K H B を表示させる（初期表示制御手段）。

【0865】

次に演出制御プログラムは、図 6 7 に示すように、上述した「初めてのパチンコ」という文言を拡大表示させて当該初めてのパチンコ選択表示物が選択されたことを遊技者に視認させる。この演出制御プログラムは、図 6 8 に示すように、上記検出ポイントにおいて時間の経過とともに当該初期の環状表示物を連続的に拡大させる表示態様の途中の環状表示物の残像を残しつつ濃度を薄くしながら連続的に拡大させて最終の環状表示物を表示させるとともに上記検出ポイントに対応する初めてのパチンコ選択表示物を消滅させつつ当該初めてのパチンコ選択表示物に対応付けられた次の遷移先画面を表示させる（残像表示制御手段）。

【0866】

このようにすると、タッチパネル 4 8 0 の操作者は、自らの操作に応じて、その接触面を透過して上皿液晶表示装置 4 7 0 の表示領域に表示された環状表示物 K H B を視認することができる。ここで、緻密な演出表示が可能となってきた今日、一般的にタッチパネルの反応の鈍さがごく僅かでも残っていると、一見すると、遊技者は、自らの操作に対する応答がなされていないのではないかと誤って認識し、積極的に遊技者参加型演出に参加しようとの心理が働きにくくなってしまいそうである。しかしながら本実施形態によれば、仮に緻密な演出表示が可能となったも、操作者の操作に応じて環状表示物 K H B の残像が残るため、操作に対する応答が少々遅れた場合でも操作者が操作に対する応答が確実になされていることを視認することができる。

【0867】

ところで、上述のような残像表示は、上皿液晶表示装置 4 7 0 において恒常的になされる代わりに、演出制御プログラムが払出制御基板 4 1 1 0 操作スイッチ 8 6 0 a の操作に伴うエラー解除ナビコマンド（第 2 のエラー解除コマンド）を主制御基板 4 1 0 0 から受け取ったことを契機として、その後、一時的に、上皿液晶表示装置 4 7 0 の動作確認を行うためのテストモードに切り替えて実行されるようにしても良い。即ち、演出制御プログラムは、通常は上皿液晶表示装置 4 7 0 を用いて上記残像表示を実行しないものの、上記操作スイッチ 8 6 0 a が操作されると、その後、テストモードに切り替えて上記残像表示を実行するようにしても良い。この場合、演出制御プログラムは、再度操作スイッチ 8 6 0 a が操作されたことを契機として、テストモードから通常モードに切り替えるように制御している。このようにすると、操作者の都合に応じて、テストモードにおいて上皿液晶表示装置 4 7 0 の表示動作を（例えばパチンコ機 1 の出荷時に）一時的にテストしたり、上皿液晶表示装置 4 7 0 を用いた演出の一部として恒常的に残像表示を行うことができる。

【0868】

一方、操作者が、図 6 9 に示すような操作メニュー画面において、図 7 0 に示すように上皿液晶表示装置 4 7 0 の表示領域に表示されている音量調整選択表示物に対応するタッ

10

20

30

40

50

チパネル４８０の接触面をタップして選択した場合、演出制御プログラムは、その接触状態に基づく接触部分に基づいて、図７１に示すように小さな初期の環状表示物ＫＨＢを表示させる。この演出制御プログラムは、当該初期の環状表示物ＫＨＢを連続的に拡大させた表示態様の途中の環状表示物ＫＨＢを経て、図７２に示すように最終の環状表示物ＫＨＢを表示させる（最終表示制御手段）。即ち、演出制御プログラムは、初期の環状表示物ＫＨＢから最終の環状表示物ＫＨＢに至るまで、例えば無段階に環状表示物ＫＨＢを拡大させたり、或いは、例えば１０段階に分けて段階的に環状表示物ＫＨＢを拡大させるようにしても良い。

【０８６９】

このようにすると、上述したようにタッチパネル４８０の操作者は、自らの操作に応じて、その接触面を透過して上皿液晶表示装置４７０の表示領域に表示された環状表示物を視認することができる。ここで、緻密な演出表示が可能となってきた今日において反応の鈍さが残っている場合、今後さらに緻密な演出表示を実現できるようになったときに、このような緻密な演出表示との比較上、一見すると、遊技者に相対的に違和感を与えることも考えられる。しかしながら、本実施形態によれば、タッチパネル４８０の接触面に触れたことを契機として上皿液晶表示装置４７０の表示領域に表示される環状表示物の登場（表示）により、視覚を用いた正確な応答検査が可能となるため、仮に、今後さらに緻密な演出表示を実現できるようになったときであっても、操作に対する直接的な応答によって操作者に違和感を与えにくくすることができる。

【０８７０】

一方、同様に、操作者が、図６９に示すような操作メニュー画面において、図７０に示すように上皿液晶表示装置４７０の表示領域に表示されている音量調整選択表示物に対応するタッチパネル４８０の接触面をタップして選択した場合、演出制御プログラムは、その接触状態に基づく接触部分の接触面積が予め定められた接触面積よりも大きい場合（即ち、押圧力が強い場合）、図７１に示すように小さな初期の環状表示物ＫＨＢを表示させてから或いは表示させることなく、途中の環状表示物ＫＨＢの少なくとも一部を省略して、図７２に示すように最終の環状表示物ＫＨＢを表示させるようにしても良い。このように押圧力が強い場合には、操作者の指によって、タッチパネル４８０の接触面を透過して視認される表示領域の初期の環状表示物ＫＨＢ或いはさらには上記一部の途中の環状表示物ＫＨＢをも隠されてしまうが、演出制御プログラムは、このように一部の環状表示物Ｋ

【０８７１】

以上のように最終の環状表示物ＫＨＢが表示された後、演出制御プログラムは、液晶及び音制御ＲＯＭ４１６０ｂから読み出した音調調整背景画像データに基づいて、図７３に示すような１～６までのボリュームスケールＶＳＣＬを含む音量調整背景画像に、同じく液晶及び音制御ＲＯＭ４１６０ｂから読み出した音量設定アイコン画像データに基づく、音符マークが付された音量調整アイコンＯＣＩをボリュームスケールＶＳＣＬに沿ってスライド可能に重ねた表示態様の音量調整画面を表示させる。

【０８７２】

操作者が、その指Ｆで音量調整画面の音量調整アイコンＯＣＩをタップして図７３のように左に向けてスライドさせると、演出制御プログラムは、当該接触状態に基づく接触部分に基づいて検出ポイントを特定し（検出ポイント取得手段）、上皿液晶表示装置４７０（第２表示装置）の表示領域において対応する当該検出ポイントに、上記液晶及び音制御ＲＯＭ４１６０ｂから読み出された環状画像データに基づいて、まず、小さな初期の環状表示物ＫＨＢを表示させる（初期表示制御手段）。

【０８７３】

さらに操作者が、図７４に示すように、その指Ｆで音量調整アイコンＯＣＩをボリュームスケールＶＳＣに沿ってスライドさせると、演出制御プログラムは、図７３に示すように、上記接触状態に基づく接触部分がある位置（以下、初期位置と扱う）の移動軌跡を各

移動検出ポイントごとに検出する（移動軌跡取得手段）。次に演出制御プログラムは、図 7 4 に示すように、当該検出された移動軌跡に沿った各移動検出ポイントにおいて時間の経過とともに上記初期の環状表示物 K H B をそれぞれ独立して連続的に拡大させた表示態様の上記途中の環状表示物 K H B を経由して最終の環状表示物 K H B を表示させる（移動軌跡表示制御手段）。この際、演出制御プログラムは、図 7 5 に示すように、音量調整アイコン O C I をタップした指 F のスライドに応じて音量調整アイコン O C I をボリュームスケールに沿ってスライドさせるよう移動させて表示し、最終的には、図 7 6 に示すように、同様に上記途中の環状表示物の表示を経由して、スライドを完了させた指 F の位置にまで音量調整アイコン O C I を移動させた表示態様とする。操作者が、タッチパネル 4 8 0 の接触面から指 F を離すと、演出制御プログラムは、その接触面における接触状態を検出し、いずれの接触物が無くなったことから、図 7 7 に示すようにその最終接触面近傍に、さらに拡大させた最終の環状表示物を表示させる。

10

【0874】

このようにすると、上述したようにタッチパネル 4 8 0 の操作者は、自らの操作に応じて、その接触面を透過して上皿液晶表示装置 4 7 0 の表示領域に表示された環状表示物 K H B を視認することができる。従って、操作者の操作による接触面における接触部分の移動軌跡に沿った各移動検出ポイントにおいて初期の環状表示物 K H B の残像のように各々表された途中の環状表示物 K H B を経由して最終の環状表示物 K H B が表示されるため、操作者は、この移動軌跡に沿った直近の操作履歴を逐一記憶しておく必要がなく操作時におけるストレスを感じにくくなる。

20

【0875】

ところで、上述した演出制御プログラムは、例えば、上述したタッチパネル 4 8 0 の接触状態に基づく接触部分の輪郭面積の最大広さに比例させて最終環状表示物 K H B の大きさを拡大するように制御しても良い（最終表示制御手段、残像表示制御手段、移動軌跡表示手段）。具体的には、この演出制御プログラムは、この輪郭面積が相対的に大きい場合には最終環状表示物 K H B の大きさを相対的に大きくする一方、この輪郭面積が相対的に小さい場合には最終環状表示物 K H B の大きさを相対的に小さくする。このようにすると、最終環状表示物 K H B の大きさが操作者による接触面の押圧力に比例するため、操作者の感覚上、この押圧力がどの程度のものではあったのかについて事後的にも認識することができる。

30

【0876】

その代わりに或いは併せて、この演出制御プログラムは、例えば、上述したタッチパネル 4 8 0 の接触状態に基づく接触部分における輪郭面積の単位時間当りの変化に比例させて、最終環状表示物 K H B の拡大態様を制御するようにしても良い（最終表示制御手段、残像表示制御手段、移動軌跡表示手段）。具体的には、この輪郭面積の単位時間当りの変化が大きい場合には相対的に短い時間で途中の環状表示物 K H B の大きさを変化させるようにする一方、この輪郭面積の単位時間当りの変化が小さい場合には相対的に長い時間で途中の環状表示物 K H B の大きさを変化させるようにする。このようにすると、操作者が相対的に短い時間で接触面に触れると、環状表示物 K H B が相対的に速く拡大する一方、操作者が相対的に長い時間で接触面に触れると、環状表示物 K H B が相対的に遅く拡大するようになり、操作者の操作態様に応じたタッチパネル 4 8 0 の反応をより正確に検査することができるばかりでなく、遊技者が、現実の世界の物体を操作した際の操作感により近い操作感を与えることができるようになる。

40

【0877】

[15. 第2の実施形態]

図 7 8 ～図 8 0 は、本発明の第 2 の実施形態を説明するための図であり、図 7 8 は遊技機の正面図、図 7 9 は扉枠の斜視図、図 8 0 は、図 7 9 のタッチパネル付近の拡大図である。本実施形態においては、上皿側液晶表示装置 4 7 0 及びその表示領域に操作面が重なるように設けられているタッチパネル 4 8 0 が、本体枠 3 に対して開閉可能な扉枠 5 の幅方向の略中央部に設けられている。タッチパネル 4 8 0 においては、遊技者のタッチパネ

50

ル４８０の接触面における接触状態を検知し、接触状態に基づいて接触部分の中心を示すタッチパネル４８０の接触面の座標値を取得して、座標値で表される位置を検出ポイントとして特定する。また、図示しない内部機構により、タッチパネルに対する、叩く、こする、はじくといった操作を判別して、図１４に示された周辺制御基板４１４０の液晶及び音制御部４１６０において操作情報として取得する。

【０８７８】

遊技者の遊技者参加型演出への参加は、遊技球を遊技領域１１００に打ち込みながら行うものであり、遊技者はハンドル装置５００を通常右手によって操作するため、遊技者参加型演出への操作は、ハンドル装置５００の操作に用いていない左手を用いるのが通常であることから、上皿側液晶表示装置４７０及びタッチパネル４８０を扉枠５の幅方向略中央部に配置したことにより、遊技者参加型演出における最適な操作環境を提供することができる。

10

【０８７９】

また、上皿側液晶表示装置４７０及びタッチパネル４８０の左側で上皿３０１の前面に操作ユニット４００が配置されており、遊技者が回転操作可能なダイヤル操作部４０１と、遊技者が押圧可能な押圧操作部４０５とを備えており、遊技状態に応じて遊技者の操作を受け付けたり、ダイヤル操作部４０１を可動したり、押圧操作部を押圧操作することができる。ここで、３６８はタッチパネル４８０及び操作ユニット４００の周囲に設けて、遊技者の操作する箇所を示唆する補助マークである。

【０８８０】

20

本実施形態においては、操作ユニット４００が、扉枠５の幅方向の略中央部に設けられている上皿側液晶表示装置４７０及びタッチパネル４８０の左側に設けられていることにより、前記のとおり、遊技者のタッチパネル４８０や操作ユニット４００の操作は左手で行うことが通常であるところ、操作ユニット４００の操作がしやすくなる。また、操作ユニット４００の操作によって、上皿側液晶表示装置４７０の表示の視認を妨げることもない。しかしながら、本発明は操作ユニット４００が、上皿側液晶表示装置４７０及びタッチパネル４８０の左側に配置されるものに限定されるものではなく、遊技者が支障なく操作できるものであれば、上側、下側などに配置してもよいし、多少上皿側液晶表示装置４７０の表示の妨げになったとしても、右側等に配置することを排除するものではない。

【０８８１】

30

また、本実施形態においては、上皿側液晶表示装置４７０及びタッチパネル４８０と、操作ユニット４００が平面視上、異なる位置に配置されているが、上皿側液晶表示装置４７０及びタッチパネル４８０が配置されている箇所に重なるように操作ユニット４００を配置することも可能である。そのように配置すると、遊技者の操作する範囲が限られた範囲となるため、遊技者の操作が容易となる。

さらに、本実施形態においては、上皿側液晶表示装置４７０の表示領域に操作面が重なるようにタッチパネル４８０が設けられているが、必ずしもタッチパネル４８０を上皿側液晶表示装置４７０の表示領域に重なるように設けなくともよく、タッチパネル４８０のみ単独で設けることもできるし、操作ユニット４００上にタッチパネル４８０を設けることもできる。操作ユニット４００上にタッチパネル４８０を設けたときは、遊技者の操作する範囲がさらに限られた範囲となって遊技者の操作を容易としつつ、操作ユニット４００の操作する種別を増やすことが可能となる。

40

【０８８２】

[１６．第３の実施形態]

図７９～図８１を用いて、本発明の第３の実施形態を説明する。上皿側液晶表示装置４７０及びタッチパネル４８０と上皿３０１との間には操作部発光装置４９０が設けられており、上皿３０１と遊技盤４との間には上皿発光装置４９２が設けられている。また、遊技盤４上の遊技領域１１００内で上始動口２１０１の下部付近には、遊技盤発光装置２１５０が設けられている。

さらに、上皿側液晶表示装置４７０及びタッチパネル４８０と操作部発光装置４９０との

50

間にはタッチパネル部発光装置４９４が設けられている。

本実施形態においては、遊技盤発光装置２１５０と、操作部発光装置４９０とでタッチパネル４８０や、操作ユニット４００の操作タイミング等の示唆を行い、上皿発光装置４９２と、タッチパネル部発光装置４９４とでタッチパネル４８０を操作した際に、操作が確実に行われていることを報知する。

【０８８３】

操作部発光装置４９０は、上皿側液晶表示装置４７０及びタッチパネル４８０の近傍に位置しているという関係から、経験的に、操作部発光装置４９０が発光すると、遊技者は、タッチパネル４８０及び操作ユニット４００と、操作部発光装置４９０とが関連していると認識することができる。加えて、タッチパネルはタッチして操作するということを遊技者は知っている為、操作部発光装置４９０が発光することは、タッチパネル４８０や、操作ユニット４００を操作することができるタイミングであるという示唆となる。

また、上皿発光装置４９２及びタッチパネル部発光装置４９４は、遊技者がタッチパネル４８０を操作するタイミングに合わせて発光したり、タッチパネル４８０の操作の種類（タッチ操作や、フリック操作等）に応じて発光態様が変化したりすることで、タッチパネル４８０の操作に対する応答として上皿発光装置４９２及びタッチパネル部発光装置４９４とが発光していると認識することができる。そのため、タッチパネル４８０を操作していることを遊技者は容易に把握することができる。

【０８８４】

タッチパネル４８０や、操作ユニット４００の操作は、所定のタイミングにおいて所定の動作を行う必要があり、遊技盤側液晶表示装置１９００や、上皿側液晶表示装置４７０によって所定のタイミングを知らせることも行われているが、液晶表示装置はバックライトによって常時発光しているため、発光などによって操作の所定のタイミングの報知を行っても、報知のための発光に気づかないおそれがある。また、遊技者は体格等によって、液晶表示装置に対する視線の角度が異なってくるため、角度によっては液晶表示装置が見にくくなって報知に気づかないおそれもある。さらに、遊技盤側液晶表示装置１９００と上皿側液晶表示装置４７０とは若干配置場所が離れているため、遊技者が両方の液晶表示装置を同時に視認することは困難な場合があり、いずれかの液晶表示装置において操作の指示を行っていたとしても、遊技者が気づかないおそれがある。本実施形態のように、遊技盤４の位置から上皿３０１の位置にわたって発光装置による示唆を行うことにより、遊技者が確実にタッチパネル４８０や操作ユニット４００の操作のタイミングや操作種別を把握することができる。

【０８８５】

図９８及び図９９はタッチパネル部への具体的な発光装置の示唆の手法を示している。（a）に示されているように、遊技盤発光装置２１５０、上皿発光装置４９２、操作部発光装置４９０、タッチパネル部発光装置４９４を同時に点灯させることもできるし、（b）のように、上皿発光装置４９２及びタッチパネル部発光装置４９４のみを同時に点灯させたり、（c）のように遊技盤発光装置２１５０及び操作部発光装置４９０のみを同時に点灯させることもできる。また、（d）のように、演出表示装置１９００に近い側からタッチパネル４８０に近い側に向けて、順に点灯させていたり、（e）のように順に点灯させる発光装置の数を増加させていくこともできる。また、現在は各発光装置を点灯させることによって示唆を行っているが、点灯に代えて点滅によって示唆を行うこともでき、その逆も可能である。さらに、それぞれの発光装置として、多色発光可能な発光装置を用いて、発光色を同一にすることによって示唆を行うこともできる。

【０８８６】

また、それぞれの発光装置を点灯又は点滅した後に、遊技盤側液晶表示装置１９００や上皿側液晶表示装置４７０に「叩け！」や「HIT」と表示するなど、液晶表示装置の表示内容を組み合わせて示唆を行うことも可能である。また、発光装置は、必ずしも遊技盤発光装置２１５０、操作部発光装置４９０、上皿発光装置４９２、タッチパネル部発光装置４９４をすべて備える必要はなく、例えば操作部に近い操作部発光装置４９０のみによ

る報知を行うこともでき、逆に現在の４つの発光装置に加えて、さらに多くの数の発光装置を設けるようにすることも可能である。

【０８８７】

遊技者参加型演出として、上皿側液晶表示装置４７０及びタッチパネル４８０と、遊技盤側液晶表示装置１９００と、前記それぞれの発光装置とを連動させる例を挙げると、例えば、リーチを契機に遊技盤発光装置２１５０を点灯表示させ、遊技者に対して上皿側液晶表示装置４７０及びタッチパネル４８０とを注視するよう示唆する。その後、大当たり図柄を射抜く手裏剣絵柄と、「今だ！！」という絵柄とを上皿側液晶表示装置４７０に表示させ、タッチパネル４８０の操作を促す。遊技者がタッチパネル４８０をはじくようにスライド操作すると、上皿発光装置４９２とタッチパネル部発光装置４９４が点灯し、タッチパネル４８０を操作していることを遊技者に報知する。その後、タッチパネル部発光装置４９４から遊技盤発光装置２１５０にわたり各発光装置が順番に点灯し、遊技盤側液晶表示装置１９００に手裏剣が表示され、変動中の図柄を射抜く。これにより、遊技者の操作によってあたかも上皿側液晶表示装置４７０から遊技盤側液晶表示装置１９００へ手裏剣が飛んでいったかのような演出を行うことが可能となる。

【０８８８】

タッチパネルを操作したことによる報知手段として、液晶タッチパネルに触れることによって、液晶タッチパネルが振動するような報知手段が知られているが、単に振動によって報知するものでは、遊技者は、タッチパネルに触れているということしか認識することしかできない。しかし、本実施例のように、タッチパネル４８０の操作の種類（タッチ操作や、フリック操作等）に応じて上皿発光装置４９２及びタッチパネル部発光装置４９４の発光態様が変化したりすることによって、タッチパネル４８０に対する操作の種類（タッチ、フリック等）も認識することができる。

【０８８９】

また、本実施形態においては、遊技盤発光装置２１５０と、操作部発光装置４９０とでタッチパネル４８０や、操作ユニット４００の操作のタイミング等の示唆を行い、上皿発光装置４９２と、タッチパネル部発光装置４９４とで、タッチパネル４８０の操作が行われた際に発光することにより、タッチパネル４８０が確実に操作されていることを報知しているが、これに限らず、例えば、演出によって期待値によって発光態様を変更したり、遊技機の音量や液晶表示装置の輝度を、レベルメータのようにレベル表示するなど、各種発光装置夫々に別々の役割を持たせることも可能である。

【０８９０】

また、上皿側液晶表示装置４７０及びタッチパネル４８０を扉枠５の幅方向中央部に配置して、操作部発光装置４９０を設けているが、上皿側液晶表示装置４７０及びタッチパネル４８０を第１の実施形態のように右側位置に配置したままで、操作部発光装置４９０を設けて、遊技盤発光装置２１５０と組み合わせて、タッチパネル４８０や操作ユニット４００の操作の示唆を行うことも可能である。

【０８９１】

[第４の実施形態]

図１００～１０８を用いて、本発明の第４の実施形態を説明する。図１００は、本実施形態におけるタッチパネル付近の拡大図である。本実施形態においては、タッチパネル４８０の周囲の発光装置として、タッチパネル４８０の上下左右に３つずつの発光装置が備えられており、それぞれ、タッチパネル４８０の上側に、タッチパネル部上第１発光装置４９４１、タッチパネル部上第２発光装置４９４２、タッチパネル部上第３発光装置４９４３が備えられており、タッチパネル４８０の右側に、タッチパネル部右第１発光装置４９５１、タッチパネル部右第２発光装置４９５２、タッチパネル部右第３発光装置４９５３が備えられており、タッチパネル４８０の下側に、タッチパネル部下第１発光装置４９６１、タッチパネル部下第２発光装置４９６２、タッチパネル部下第３発光装置４９６３が備えられており、タッチパネル４８０の左側に、タッチパネル部左第１発光装置４９７１、タッチパネル部左第２発光装置４９７２、タッチパネル部左第３発光装置４９７３が

備えられている。

【0892】

図101及び図102は、タッチパネル480への操作の示唆をする際の発光態様の一例を示す図である。図101から図102にかけて、タッチパネル480の周囲の各発光装置が順に発光して操作の示唆を行っている。まず、図101(a)に示される最初のタイミングでタッチパネル480の上下左右の最外周の発光装置である、タッチパネル部上第1発光装置4941、タッチパネル部右第1発光装置4951、タッチパネル部下第1発光装置4961、タッチパネル部左第1発光装置4971が発光し、次に図101(b)に示される次のタイミングで一段内側の、タッチパネル部上第2発光装置4942、タッチパネル部右第2発光装置4952、タッチパネル部下第2発光装置4962、タッチパネル部左第2発光装置4972が発光し、次に図102(c)に示されるさらに次のタイミングで最内周のタッチパネル部上第3発光装置4943、タッチパネル部右第3発光装置4953、タッチパネル部下第3発光装置4963、タッチパネル部左第3発光装置4973が発光し、そのタイミングで、図102(d)に示されているように遊技者がタッチパネル480への操作を行う。

10

【0893】

図103及び図104は、タッチパネル480への操作の示唆をする際の発光態様の別の例を示す図である。図103から図104にかけて、タッチパネル480の周囲の各発光装置が順に発光して操作の示唆を行っている。まず、図103(a)に示される最初のタイミングでタッチパネル480の左の最外周の発光装置である、タッチパネル部左第1発光装置4971が発光し、次に図103(b)に示される次のタイミングでタッチパネル480の上の外側2つの発光装置である、タッチパネル部上第1発光装置4941及びタッチパネル部上第2発光装置4942が発光し、次に図104(c)に示されるさらに次のタイミングでタッチパネル480の右の発光装置である、タッチパネル部右第1発光装置4951、タッチパネル部右第2発光装置4952、タッチパネル部右第3発光装置4953が発光し、そのタイミングで、図104(d)に示されているように遊技者がタッチパネル480への操作を行う。

20

【0894】

図105及び図106は、タッチパネル480への操作の示唆をする際の発光態様のまた別の例及び、示唆後に遊技者が操作を行わなかったときの状態を示す図である。図105から図106にかけて、タッチパネル480の周囲の各発光装置が順に発光して操作の示唆を行っている。まず、図105(a)に示される最初のタイミングでタッチパネル480の左の最外周の発光装置である、タッチパネル部左第1発光装置4971が発光し、次に図105(b)に示される次のタイミングでタッチパネル480の上のタッチパネル部上第2発光装置4942が発光し、次に図106(c)に示されるさらに次のタイミングでタッチパネル480の右のタッチパネル部右第3発光装置4953が発光する。そのタイミングで遊技者がタッチパネル480への操作を行うように示唆を行っているが、遊技者がタッチパネル480への操作を行わない場合には、図106(c)に示されているタッチパネル部右第3発光装置4953が発光してから所定時間経過後に、図106(d)に示されているように、タッチパネル480の周囲の発光装置がすべて発光して、遊技者に対して再度タッチパネル480への操作を行うように示唆を行っている。

30

40

【0895】

なお、図101～図106に示されたタッチパネル480への操作の示唆の発光態様は一例にすぎず、これらの発光態様に限定されるものではない。内側の発光装置から順に発光させたり、発光の始点を変えて逆の左回転で順に発光させたり、ぐるぐると何周もするように発光させたりと、さまざまな変形例も考えられる。また、操作の示唆後所定時間経過後も遊技者が操作をしない場合の再度の示唆についても、図106(d)に示された発光態様に限定されるものではなく、外側から内側に何度も順に光ったり、ぐるぐると回転させるように光ったりと、さまざまな変形例が考えられる。

【0896】

50

図107は、タッチパネル480の周囲に備えられた発光装置によって、タッチパネル480の操作状態を示す際の発光態様を示した図である。図107(a)に示されているように、遊技者がタッチパネル480の左側に触れたときに、タッチパネルの左の発光装置であるタッチパネル左第1発光装置4971、タッチパネル左第2発光装置4972、タッチパネル左第3発光装置4973が発光する。その後、遊技者が指をスライドさせて右側に移動させると、図107(b)に示されているように、タッチパネルの左の発光装置であるタッチパネル左第1発光装置4971、タッチパネル左第2発光装置4972、タッチパネル左第3発光装置4973が消灯し、タッチパネルの右の発光装置であるタッチパネル右第1発光装置4951、タッチパネル右第2発光装置4952、タッチパネル右第3発光装置4953が発光する。これにより、遊技者がタッチパネル480を操作したことを、確実に知らせることができる。

【0897】

図108は、遊技者が下から上へと指をスライドさせた際の発光態様を示した図である。図107に示された左から右へのスライドのときと同様に、図108(a)に示されているように、遊技者がタッチパネル480の下側に触れたときに、タッチパネルの下発光装置であるタッチパネル下第1発光装置4961、タッチパネル下第2発光装置4962、タッチパネル下第3発光装置4963が発光する。その後、遊技者が指をスライドさせて上側に移動させると、図108(b)に示されているように、タッチパネルの上の発光装置であるタッチパネル上第1発光装置4941、タッチパネル上第2発光装置4942、タッチパネル上第3発光装置4943が発光する。

【0898】

図107及び図108では、遊技者がタッチパネル480の上を指をスライドさせたときの発光装置の発光態様の例を示したが、これ以外の遊技者の操作についても発光装置によって知らせることもできる。例えば、タッチパネル480上をタップしたときにはタッチパネル480の周囲のすべての発光装置を一瞬だけ発光させたり、ピンチイン操作をしたときには、発光装置の外周から内周にかけて順に発光させたり、逆にピンチアウト操作をしたときには、発光装置の内周から外周にかけて順に発光させたりすることができる。また、これらの発光態様は一例であり、この発光態様に限定するものではなく、さまざまな変形例が考えられる。

【0899】

また、本実施形態においては、タッチパネル480の上下左右それぞれに3つの発光装置を配置した例で説明をしたが、これについても発光装置の個数は3つに限定されるものではなく、各辺1つにしたり、さらに多数の発光装置にしたり、また、角部においてそれぞれつながって一連の発光装置としたり、周囲を円形や楕円形で取り囲むような発光装置としたり、一部の辺のみに発光装置を備えたりと、さまざまな変形例が考えられる。

【0900】

[第5の実施形態]

図109～118を用いて、本発明の第5の実施形態を説明する。図109は、本実施形態における遊技盤の正面図である。本実施形態においては、遊技パネル1150が透明なアクリルによって形成されており、遊技パネル1150の後側で、遊技盤側液晶表示装置1900とタッチパネル480との間に、第1遊技盤発光装置2151、第2遊技盤発光装置2152、第3遊技盤発光装置2153、第4遊技盤発光装置2154、第5遊技盤発光装置2155からなる複数の遊技盤発光装置が順に配置されている。また、それぞれの遊技盤発光装置は、遊技盤側液晶表示装置1900側の第1遊技盤発光装置2151から、タッチパネル480側の第5遊技盤発光装置2155に向かって、徐々にその幅が広くなるように形成されている。

【0901】

図110～112は、図109のA部を拡大し、始動口等を省略して遊技盤発光装置の

みを示した図である。また、図 1 1 0 は、タッチパネル 4 8 0 への操作の示唆をする際の遊技盤発光装置の発光態様の一例を示す図である。まず、(a) に示される最初のタイミングで第 1 遊技盤発光装置 2 1 5 1 が発光し、次に (b) に示される次のタイミングで第 1 遊技盤発光装置 2 1 5 1 は発光したままで第 2 遊技盤発光装置 2 1 5 2 が発光し、続いて (c) に示されるように第 3 遊技盤発光装置 2 1 5 3 が発光し、次に (d) に示されるように第 4 遊技盤発光装置 2 1 5 4 が発光し、最後に (e) に示されるように第 5 遊技盤発光装置 2 1 5 5 が発光して遊技盤上のすべての遊技盤発光装置が発光して、そのタイミングで遊技者がタッチパネル 4 8 0 への操作を行う。

【0902】

図 1 1 1 は、タッチパネル 4 8 0 への操作の示唆をする際の遊技盤発光装置の発光態様の別の例を示す図である。まず、(a) に示される最初のタイミングで第 1 遊技盤発光装置 2 1 5 1 が発光し、次に (b) に示される次のタイミングで第 1 遊技盤発光装置 2 1 5 1 は消灯して第 2 遊技盤発光装置 2 1 5 2 が発光し、続いて (c) に示されるように第 3 遊技盤発光装置 2 1 5 3 のみが発光し、次に (d) に示されるように第 4 遊技盤発光装置 2 1 5 4 のみが発光し、最後に (e) に示されるように第 5 遊技盤発光装置 2 1 5 5 が発光して遊技盤上のすべての遊技盤発光装置が発光して、そのタイミングで遊技者がタッチパネル 4 8 0 への操作を行う。そのタイミングで遊技者がタッチパネル 4 8 0 への操作を行うように示唆を行っているが、遊技者がタッチパネル 4 8 0 への操作を行わない場合には、(e) に示されている第 5 遊技盤発光装置 2 1 5 5 が発光してから所定時間経過後に、(f) に示されているように、5 つの遊技盤発光装置がすべて発光して、遊技者に対して再度タッチパネル 4 8 0 への操作を行うように示唆を行っている。

【0903】

なお、図 1 1 0、1 1 1 に示されたタッチパネル 4 8 0 への操作の示唆の発光態様は一例にすぎず、これらの発光態様に限定されるものではない。遊技盤発光装置が 1 つおきに流れるように発光したり、常時発光と点滅状態を組み合わせたりと、さまざまな変形例も考えられる。また、操作の示唆後所定時間経過後も遊技者が操作をしない場合の再度の示唆についても、図 1 1 1 (f) に示された発光態様に限定されるものではなく、再度第 1 遊技盤発光装置 2 1 5 1 から第 5 遊技盤発光装置 2 1 5 5 へと発光したり、常時発光と点滅状態とを組み合わせたりと、さまざまな変形例が考えられる。

【0904】

図 1 1 2 は、タッチパネル 4 8 0 の操作状態を示す際の遊技盤発光装置の発光態様を示した図である。遊技者がタッチパネル 4 8 0 を遊技盤側液晶表示装置 1 9 0 0 の方向に向けて操作した場合には、まず (a) に示されているように第 5 遊技盤発光装置 2 1 5 5 が発光し、その後 (b) ~ (e) に示されているように、遊技盤発光装置が順次発光することによって、遊技者がタッチパネル 4 8 0 を操作したことを、確実に知らせることができる。

【0905】

また、本実施形態においては、図 9 2 で示されたような大当たり状態となった後に、確率変動状態か非確率変動状態かを決定するための大当たり後演出が行われる。以下、図 1 1 3 ~ 図 1 1 5 に基づいて、大当たり後演出について説明する。

【0906】

図 1 1 3 は遊技盤側液晶表示装置 1 9 0 0、上皿側液晶表示装置 4 7 0、タッチパネル 4 8 0 及び複数の遊技盤発光装置を用いた大当たり後演出の一例を示す図である。図 8 7 に示された特定当り演出における表示と、上皿側液晶表示装置 4 7 0 の表示パネルに表示された特定図柄 T K Z を指で操作する点で類似しているが、遊技盤側液晶表示装置 1 9 0 0 に表示されている左装飾図柄列 1 9 0 0 a、中装飾図柄列 1 9 0 0 b、右装飾図柄列 1 9 0 0 c が、大当たり後演出用装飾図柄 1 9 0 0 d となっている点が異なっている。

【0907】

その後特定当り演出と同様に、手裏剣の形状をした特定図柄 T K Z を指でこするような操作をすることで、手裏剣の形状をした特定図柄 T K Z が、上皿側液晶表示装置 4 7 0 か

ら遊技盤側液晶表示装置 1900 に飛んでいくかのような移動表示が行われる。

【0908】

確率変動状態となる場合には、図 114 に示されているように、的の形状となっている大当り後演出用装飾図柄 1900d の中心を特定図柄 TKZ が射抜くような表示が行われ、遊技者に確率変動状態となったことを認識させることができる。しかしながら、非確率変動状態となる場合には、図 115 に示されているように、大当り後演出用装飾図柄 1900d の中心からはずれた位置を特定図柄 TKZ が射抜くような表示が行われ、遊技者に確率変動状態とはならなかったことを認識させることができる。

【0909】

ここで、遊技者が特定図柄 TKZ をこするような操作を行った場合には、一例として図 112 に示されたような、遊技者の操作態様を報知するために遊技盤発光装置が順次発光するような発光演出が行われる。このとき、確率変動状態となるか否かについてはまだ決定していないものの、すでに大当り遊技状態とはなっているため、遊技者は大入賞口に流れ込む遊技球の動きを注視することが通常である。そのときに、大入賞口近傍の遊技盤側発光装置である第 4 遊技盤発光装置 2154、第 5 遊技盤発光装置 2155 について高い光量で発光させると、遊技者が大入賞口を注視しているときに目の負担となりかねない。これを防ぐためには、大当り時には大入賞口近傍の遊技盤発光装置である第 4 遊技盤発光装置 2154、第 5 遊技盤発光装置 2155 の光量を、他の遊技盤発光装置の光量よりも低下させておくことができる。これにより、遊技者が大入賞口を注視した際の目の疲れなどを低減することが可能となる。

【0910】

図 112 では、遊技者がタッチパネル 480 の上を指を遊技盤側液晶表示装置 1900 の方向にスライドさせたときの発光装置の発光態様の例を示したが、これ以外の遊技者の操作についても発光装置によって知らせることもできる。例えば、タッチパネル 480 上をタップしたときにはすべての遊技盤発光装置を一瞬だけ発光させたり、ピンチイン操作をしたときには、遊技盤発光装置を第 1 遊技盤発光装置 2151 から第 5 遊技盤発光装置 2155 に向けて順に発光させたり、逆にピンチアウト操作をしたときには、第 5 遊技盤発光装置 2155 から第 1 遊技盤発光装置 2151 に向けて順に発光させたりすることができる。また、これらの発光態様は一例であり、この発光態様に限定するものではなく、さまざまな変形例が考えられる。

【0911】

また、遊技盤発光装置によるタッチパネル 480 の操作の示唆を行う例と、タッチパネル 480 を操作したことを報知する例を別々に説明を行ったが、遊技盤発光装置を用いて、タッチパネル 480 への操作の示唆と、タッチパネル 480 を操作したことを報知することの両方を行うことも可能である。

【0912】

図 116 は、本実施形態における遊技盤発光装置の形状を変更した変形例における遊技盤の正面図である。本変形例においても、遊技パネル 1150 が透明なアクリルによって形成されている点は同じであるが、遊技パネル 1150 の後側に設けられている遊技盤発光装置 2158 が、遊技盤側液晶表示装置 1900 側からタッチパネル 480 側の最下部に至るまで、一体となって設けられている点が異なっている。本変形例における遊技盤発光装置 2158 は広い範囲を一体に形成されているが、全体がいっせいに発光、消灯するものではなく、部分ごとに発光、消灯することが可能である。

【0913】

図 117 及び図 118 は、図 116 の B 部を拡大し、始動口等を省略して遊技盤発光装置 2158 のみを示した図である。また、図 117 は、タッチパネル 480 への操作の示唆をする際の遊技盤発光装置の発光態様の一例を示す図である。まず、(a) に示される最初のタイミングで遊技盤発光装置 2158 の最上部付近が発光し、その後 (b) ~ (d) の順に、徐々に発光位置が下方に移動するように発光していき、最後には (d) に示されているように、遊技盤発光装置 2158 の最下部が発光して、そのタイミングで遊技者

がタッチパネル４８０への操作を行う。

【０９１４】

図１１８は、タッチパネル４８０の操作状態を示す際の遊技盤発光装置２１５８の発光態様を示した図である。遊技者がタッチパネル４８０を遊技盤側液晶表示装置１９００の方向に向けて操作した場合には、まず（ａ）に示されているように遊技盤発光装置２１５８の最下部が発光し、その後（ｂ）～（ｄ）に示されているように、遊技盤発光装置が順次発光することによって、遊技者がタッチパネル４８０を操作したことを、確実に知らせることができる。

【０９１５】

また、本変形例においても、図１１７、図１１８に示した発光態様は一例であり、これらの発光態様に限定するものではない。さらに、図１１１（ｆ）に示されているような、操作の示唆を行っても所定時間操作が行われない場合に、再度報知を行う機能を付加することも可能である。

【０９１６】

本実施形態においては、遊技盤発光装置の配置位置を、遊技パネル１１５０の後側で、遊技盤側液晶表示装置１９００とタッチパネル４８０との間に配置するようにしているが、遊技盤発光装置を遊技パネルの後側に配置するようにしたことによって、遊技盤発光装置の配置箇所の制約が少なくなるため、遊技盤側液晶表示装置１９００とタッチパネル４８０との間の領域に限らず、遊技者への操作の示唆や操作状態の報知が適切に行える範囲において、遊技パネル１１５０の後側で別の箇所に設けるようにしてもよい。

【０９１７】

〔主制御基板での遊技に関する機能的構成〕

続いて、主制御基板４１００によって制御される特別図柄等の遊技に関する機能的な構成について、図８３乃至図８４を参照して説明する。図８３は主制御基板での第一当たり抽選に関する機能的な構成を示すブロック図である。図８４は主制御基板での第二当たり抽選に関する機能的な構成を示すブロック図である。

【０９１８】

図８３に示すように、主制御基板４１００には、第一当たり抽選に関する構成として、第一当たり判定用テーブル４５０１、第一当たり図柄用テーブル４５０２、第一当たり時変動時間設定用テーブル４５０３、及び第一外れ時変動時間設定用テーブル４５０４が予め記憶されており、これらのテーブル４５０１～４５０４を基に、第一当たり抽選における抽選の当否、第一特別図柄表示器１１８５における停止図柄、及び変動時間が決定される。

【０９１９】

第一当たり判定用テーブル４５０１は、大当たり判定用乱数値と大当たりまたは小当たりの当否との関係を示すものであり、通常時と高確率時とで当選となる割合が異なっている。また、第一当たり図柄用テーブル４５０２は、大当たり図柄用乱数値と第一特別図柄表示器１１８５における停止図柄との関係を示すものであり、大当たり図柄用乱数値を複数のグループに区分した夫々の範囲と７セグのＬＥＤ（第一特別図柄）の点灯状態との対応付けがなされている。

【０９２０】

また、第一当たり時変動時間設定用テーブル４５０３は、第一当たり抽選における当否の結果が大当たりまたは小当たりの場合に用いられ、抽出される第一変動時間用乱数と第一特別図柄表示器１１８５における第一特別図柄の変動時間との関係を示すものである。第一外れ時変動時間設定用テーブル４５０４は、第一当たり抽選における当否の結果が外れの場合に用いられ、抽出される第一変動時間用乱数と第一特別図柄表示器１１８５における第一特別図柄の変動時間との関係を示すものである。

【０９２１】

なお、通常時のテーブル及び高確率時のテーブルのうち、何れか一方のテーブルを遊技状態に基づいて選択する処理が第一抽選用確率選択手段４５０５によって行われる。また、図示していないが、第一当たり図柄用テーブル４５０２には、確率変動大当たり用のテーブ

10

20

30

40

50

ル、特殊当り用のテーブル、通常大当り用のテーブル、及び小当り用のテーブルが夫々備えられており、後述する第一当否決定手段４５０６によって決定された当選の種別に対応したテーブルが選択されるようになっている。

【０９２２】

また、主制御基板４１００には、上始動口スイッチ（以下、第一始動口センサという）３０２２によって上始動口（以下、第一始動口という）２１０１への入賞が検出された時、ランダムカウンタ（乱数発生手段）から、大当り判定用乱数を抽出する第一当り判定用乱数抽出手段４５０７と、大当り図柄用乱数を抽出する第一当り図柄用乱数抽出手段４５０８とが設けられている。また、判定用乱数及び大当り図柄用乱数を基に変動時間用乱数を抽出する第一変動時間用乱数抽出手段４５０９が設けられている。

10

【０９２３】

また、第一当り判定用乱数抽出手段４５０７によって大当り判定用乱数が抽出されると、第一当り判定用テーブル４５０１を用いて大当りの当否を決定する第一当否決定手段４５０６、及び第一当り図柄用乱数抽出手段４５０８によって大当り図柄用乱数が抽出されると、第一当り図柄用テーブル４５０２を用いて第一特別図柄表示器１１８５における停止図柄を決定する第一停止図柄決定手段４５１０が設けられている。

【０９２４】

さらに、第一変動時間用乱数抽出手段４５０９によって変動時間用乱数が抽出され、且つ第一当否決定手段４５０６によって大当りであることが決定されると、第一当り時変動時間設定用テーブル４５０３を用いて第一特別図柄の変動時間を決定し、一方、変動時間用乱数が抽出され、且つ第一当否決定手段４５０６によって外れであることが決定されると、第一外れ時変動時間設定用テーブル４５０４を用いて第一特別図柄の変動時間を決定する第一変動時間決定手段４５１１が設けられている。

20

【０９２５】

また、主制御基板４１００には、第一特別図柄表示器１１８５において第一特別図柄の変動を開始すると共に、第一変動時間決定手段４５１１によって決定された変動時間の経過後、第一停止図柄決定手段４５１０によって決定された停止図柄で変動停止させる特別図柄変動制御手段４５１２と、第一特別図柄の変動開始前に、第一当否決定手段４５０６によって決定された大当りの有無に関する当否コマンド（図２９に示す特別図柄１指定）、及び第一特別図柄の変動態様（時間）に対応する変動表示コマンドを含む制御コマンド（図２９に示す特図１同調演出関連）を発信するコマンド発信手段４５１３が設けられている。

30

【０９２６】

さらに、主制御基板４１００には、第一特別図柄または第二特別図柄の変動中に、第一始動口センサ３０２２によって第一始動口２１０１への入賞が検出された場合、一定球数（４回）を上限として第一始動記憶数をカウントし記憶すると共に、第一特別図柄の変動表示を始動記憶数分だけ繰返し行わせる第一保留消化手段４５１４が設けられている。

【０９２７】

換言すれば、第一始動口センサ３０２２による遊技球の検出に基づく第一処理の実行を待機させる第一保留消化手段４５１４が設けられている。第一保留消化手段４５１４について更に詳細に説明すると、第一保留消化手段４５１４には、第一保留制御手段４５１４ａ及び第一消化制御手段４５１４ｂが設けられており、第一保留制御手段４５１４ａは、第一特別図柄または第二特別図柄の変動中に、第一始動口センサ３０２２によって第一始動口２１０１への入賞が検出された場合、第一始動記憶数が上限値「４」に到達していなければ、第一始動記憶数の値を「１」増やすと共に、第一大当り判定用乱数及び第一大当り図柄用乱数を抽出し、抽出された各乱数を、第一特別図柄用乱数記憶手段４５１５の中の、一番上位の記憶領域に格納する。

40

【０９２８】

一方、第一消化制御手段４５１４ｂは、第一特別図柄または第二特別図柄の変動が停止し、新たな第一特別図柄の変動が可能になった場合、第一特別図柄に関する始動記憶数が

50

「0」でなければ、始動記憶数「1」に対応する記憶領域から第一大当り判定用乱数及び第一大当り図柄用乱数を読み出すと共に、第一始動記憶数の値を「1」減らし、且つ、各記憶領域 n に記憶されている各乱数値を、 $n - 1$ の記憶領域にシフトさせる。

【0929】

また、主制御基板 4100 には、図 84 に示すように、第二当り抽選に関する構成として、第二当り判定用テーブル 4521、第二当り図柄用テーブル 4522、第二当り時変動時間設定用テーブル 4523、及び第二外れ時変動時間設定用テーブル 4524 が予め記憶されており、これらのテーブル 4521 ~ 4524 を基に、第二当り抽選における抽選の当否、第二特別図柄表示器 1186 における停止図柄、及び変動時間が決定される。なお、各テーブルの構成は、第一当り抽選における各テーブルの構成と同様であるため、ここでは詳細な説明を省略する。

10

【0930】

また、主制御基板 4100 には、下始動口スイッチ（以下、第二始動口センサという）2109 によって下始動口（以下、第二始動口という）2102 への入賞が検出された時に第二当り抽選に関する大当り判定用乱数を抽出する第二当り判定用乱数抽出手段 4525 と、第二当り抽選に関する大当り図柄用乱数を抽出する第二当り図柄用乱数抽出手段 4526 と、判定用乱数及び大当り図柄用乱数を基に変動時間用乱数を抽出する第二変動時間用乱数抽出手段 4527 とが設けられている。

【0931】

また、第二当り判定用乱数抽出手段 4525 によって大当り判定用乱数が抽出されると、第二当り判定用テーブル 4521 を用いて大当りの当否を決定する第二当否決定手段 4528、及び第二当り図柄用乱数抽出手段 4526 によって大当り図柄用乱数が抽出されると、第二当り図柄用テーブル 4522 を用いて第二特別図柄表示器 1186 における停止図柄を決定する第二停止図柄決定手段 4529 が設けられている。

20

【0932】

さらに、第二変動時間用乱数抽出手段 4527 によって変動時間用乱数が抽出され、且つ第二当否決定手段 4528 によって大当りであることが決定されると、第二当り時変動時間設定用テーブル 4523 を用いて第二特別図柄の変動時間を決定し、一方、変動時間用乱数が抽出され、且つ第二当否決定手段 4528 によって外れであることが決定されると、第二外れ時変動時間設定用テーブル 4524 を用いて第二特別図柄の変動時間を決定する第二変動時間決定手段 4530 が設けられている。

30

【0933】

また、特別図柄変動制御手段 4512 は、第二特別図柄表示器 1186 において第二特別図柄の変動を開始すると共に、第二変動時間決定手段 4530 によって決定された変動時間の経過後、第二停止図柄決定手段 4529 によって決定された停止図柄で変動停止させる。

【0934】

さらに、主制御基板 4100 には、第一特別図柄または第二特別図柄の変動中に、第二始動口センサ 2109 によって第二始動口 2102 への入賞が検出された場合、一定球数（4 回）を上限として第二始動記憶数をカウントし記憶すると共に、第二特別図柄の変動表示を始動記憶数分だけ繰返し行わせる第二保留消化手段 4531 が設けられている。換言すれば、第二始動口センサ 2109 による遊技球の検出に基づく第二処理の実行を待機させる第二保留消化手段 4531 が設けられている。

40

【0935】

この第二保留消化手段 4531 について更に詳細に説明すると、第二保留消化手段 4531 には、第二保留制御手段 4531a 及び第二消化制御手段 4531b が設けられており、第二保留制御手段 4531a は、第一特別図柄または第二特別図柄の変動中に、第二始動口センサ 2109 によって第二始動口 2102 への入賞が検出された場合、第二始動記憶数が上限値「4」に到達していなければ、第二始動記憶数の値を「1」増やすと共に、第二大当り判定用乱数及び第二大当り図柄用乱数を抽出し、抽出された各乱数を、第二

50

特別図柄用乱数記憶手段 4 5 3 2 の中の、一番上位の記憶領域に格納する。

【0936】

一方、第二消化制御手段 4 5 3 1 b は、第一特別図柄または第二特別図柄の変動が停止し、新たな第二特別図柄の変動が可能になった場合、第二特別図柄に関する始動記憶数が「0」でなければ、始動記憶数 [1] に対応する記憶領域から第二大当り判定用乱数及び第二大当り図柄用乱数を読み出すと共に、第二始動記憶数の値を「1」減らし、且つ、各記憶領域 n に記憶されている各乱数値を、 $n - 1$ の記憶領域にシフトさせる。

【0937】

[周辺制御基板での遊技に関する機能的構成]

続いて、周辺制御基板 4 1 4 0 での装飾図柄列を含む遊技に関する機能的な構成について、図 8 5 を参照して説明する。図 8 5 は周辺制御基板（主に周辺制御部 4 1 5 0、液晶及び音制御部 4 1 6 0）での演出に関する機能的な構成を示すブロック図である。

【0938】

図 8 5 に示すように、主制御基板 4 1 0 0 から送信された制御コマンドがコマンド受信手段 4 5 6 0 によって受信されると、これを基に遊技盤側液晶表示装置 1 9 0 0 および上皿側液晶表示装置 4 7 0 を制御するための各種機能が周辺制御部 4 1 5 0 と、液晶及び音制御部 4 1 6 0 とに備えられている。すなわち、第一当り抽選に対応する演出用テーブルとして、第一当り時演出態様テーブル 4 5 6 1 と、第一外れ時演出態様テーブル 4 5 6 2 とが予め記憶されており、これらのテーブル 4 5 6 1、4 5 6 2 を基に、ステップ演出及び発展演出等における演出態様が決定されるようになっている。

【0939】

まず、演出態様テーブル 4 5 6 1、4 5 6 2 について詳細に説明する。第一当り時演出態様テーブル 4 5 6 1 は、大当り（又は小当り）の場合に用いられ、演出決定用乱数（後述する）と、演出態様（ここではステップ演出や発展演出における演出パターン）との関係を示すものである。また、第一外れ時演出態様テーブル 4 5 6 2 は、外れの場合に用いられるテーブルであり、演出決定用乱数と演出パターンとの関係を示すものである。

【0940】

この周辺制御基板 4 1 4 0 には、ランダムカウンタ（図示しない）から演出決定用乱数を抽出する第一演出用乱数抽出手段 4 5 6 3 と、演出パターンを決定する第一演出態様決定手段 4 5 6 4 とが設けられている。第一演出態様決定手段 4 5 6 4 は、コマンド受信手段 4 5 6 0 を介して制御コマンドを受信すると、第一演出用乱数抽出手段 4 5 6 3 によって演出用乱数を抽出すると共に、制御コマンドに含まれる当否コマンド（図 2 9 の特別図柄 1 指定）が大当り（又は小当り）を示すものである場合には、第一演出用乱数抽出手段 4 5 6 3 によって抽出された演出用乱数と、第一当り時演出態様テーブル 4 5 6 1 とから演出パターンを決定する一方、当否コマンドが外れを示すものである場合には、第一演出用乱数抽出手段 4 5 6 3 によって抽出された演出用乱数と、第一外れ時演出態様テーブル 4 5 6 2 とから演出パターンを決定するものである。

【0941】

この第一演出態様決定手段 4 5 6 4 によって決定された演出パターンは、演出パターン記憶手段（図示しない）から抽出されると共に、第一演出表示制御手段 4 5 6 5 に送られる。本実施形態においては、タッチパネル 4 8 0 は、上皿側液晶表示装置 4 7 0 及びその表示領域に操作面が重なるように設けられている。タッチパネル 4 8 0 における接触操作信号は第一演出表示制御手段 4 5 6 5 及び第二演出表示制御手段 4 5 7 1 に入力されている。

【0942】

第一演出表示制御手段 4 5 6 5 は、遊技者のタッチパネル 4 8 0 の接触面における接触状態を検知し、接触状態に基づいて接触部分の中心を示すタッチパネル 4 8 0 の接触面の座標値を取得して、座標値で表される位置を検出ポイントとして特定する。また、図示しない内部機構により、タッチパネルに対する、叩く、こする、はじくといった操作態様（例えば、円を描くように指をスライド、ジクザグに指をスライド、5 本の指を同時に外側

10

20

30

40

50

から内側に向けて収束するようにスイープ等)を判別して、図14に示された周辺制御基板4140の液晶及び音制御部4160において操作情報として取得する。第一演出表示制御手段4565は、取得した操作情報に基づいてそれらの演出の画像を画像記憶手段(液晶及び音制御ROM4160b)から読出し、遊技盤側液晶表示装置1900および上皿側液晶表示装置470に導出する。

【0943】

なお、上記では、第一当り抽選に関する演出について説明したが、周辺制御基板4140には、第二当り抽選に関する演出を行うための機能的構成も備えられている。具体的には、第二当り抽選に対応する演出用テーブルとして、第二当り時演出態様テーブル4567と、第二外れ時演出態様テーブル4568とが予め記憶されており、これらのテーブル4567, 4568を基に、ステップ演出や発展演出における演出態様が決定されるようになっている。演出態様テーブル4567, 4568は、第一当り抽選に対応する演出態様テーブル4561, 4562と同様の構成であるため、ここでは詳細な説明を省略する。

10

【0944】

また、周辺制御基板4140には、第二当り抽選に対応して、第二演出用乱数抽出手段4569、第二演出態様決定手段4570、第二演出表示制御手段4571が設けられているが、これらの構成も第一当り抽選に対応する機能的構成と同様の機能を有することから、詳細な説明を省略する。

【0945】

また、周辺制御基板4140には、装飾図柄変動表示手段4573が設けられている。装飾図柄変動表示手段4573は、コマンド受信手段4560によって受信された制御コマンドを基に、共通装飾図柄列を変動させると共に、その制御コマンドに含まれる変動時間及び当否コマンド等(すなわち抽選結果)に基づいて共通装飾図柄列を順に停止させるものである。特に、複数の共通装飾図柄列のうち最後に停止される最終停止図柄列が停止する前の段階で、有効ライン上で既に停止している装飾図柄(停止図柄)の組合せが、特定の装飾図柄の組合せを充足する場合、既に停止している装飾図柄をリーチ形成図柄として、リーチ状態を成立させる。

20

【0946】

また、第一演出表示制御手段4565及び第二演出表示制御手段4571は、制御コマンドに基づいてタッチパネル部発光装置494、操作部発光装置490、上皿発光装置492、遊技盤発光装置2150を点灯制御する。

30

【0947】

[演出]

次に、タッチパネル480を用いた遊技盤側液晶表示装置(第1演出表示装置)1900の表示パネルと上皿側液晶表示装置(第2演出表示装置)470の表示パネルとに亘って描画される特定当り演出表示、並びにリンクされて連動することを示す複数の発光装置494、490、492、2150の点灯タイミングについて、図86~図92を参照して説明する。

【0948】

ここでは、パチンコ遊技機1の対面に直座する遊技者が、遊技盤側液晶表示装置1900の表示領域に描画される装飾図柄の1変動の演出の進行途中において、遊技窓101の前方であって遊技盤側液晶表示装置1900の表示領域に操作タイミングを表す旨が指示されたメッセージに従って、上皿側液晶表示装置470の表示領域に操作面が重なるように設けられたタッチパネル480をこする操作をした場合における演出の一例について説明する。

40

【0949】

なお、「1変動」とは、図10に示した機能表示ユニット1180の第一特別図柄表示器1185が上始動口2101への遊技球の受入れにより抽選された第一特別抽選結果を第一特別図柄として変動開始してから停止表示するまでであり、又は図10に示した機能

50

表示ユニット 1 1 8 0 の第二特別図柄表示器 1 1 8 6 が下始動口 2 1 0 2 への遊技球の受入れにより抽選された第二特別抽選結果を第二特別図柄として変動開始して停止表示するまであり、遊技盤側液晶表示装置 1 9 0 0 の表示領域に描画される演出も第一特別図柄又は第二特別図柄の変動表示される時間に合わせて行われている。

【0950】

上始動口 2 1 0 1 への遊技球の受入れにより抽選された第一特別抽選結果、又は下始動口 2 1 0 2 への遊技球の受入れにより抽選された第二特別抽選結果は、主制御基板 4 1 0 0 からのコマンドに基づいて、周辺制御基板 4 1 4 0 の周辺制御部 4 1 5 0 が液晶及び音制御部 1 4 6 0 を制御することにより、図 8 6 に示すように、遊技盤側液晶表示装置 1 9 0 0 の表示領域の左側には装飾図柄 1 9 0 0 a、中央には装飾図柄 1 9 0 0 b、そして右側には装飾図柄 1 9 0 0 c の変動表示が開始され、所定時間経過した後に装飾図柄 1 9 0 0 a ~ 1 9 0 0 c の変動表示が停止されて第一特別抽選結果又は第二特別抽選結果を遊技者が認識することができるようになっている。

10

【0951】

周辺制御基板 4 1 4 0 の周辺制御 MPU 4 1 5 0 a は、周辺制御部コマンド受信割り込み処理（図 5 5 参照）を実行することで、主制御基板 4 1 0 0 から出力された制御コマンドを受信する。そして、周辺制御 MPU 4 1 5 0 a は、図 5 2 の周辺制御部定常処理におけるステップ S 1 0 2 2 の受信コマンド解析処理において、受信した制御コマンドが特定当り演出指示コマンドであることが解析された場合、特定当り演出指示コマンドに基づいて図 5 2 のステップ S 1 0 0 9 ~ ステップ S 1 0 3 8 の周辺制御部定常処理、及び図 5 4 の周辺制御部 1 m s タイマ割り込み処理において特定当り演出が実行されるべく制御する。

20

【0952】

なお、特定当り演出指示コマンドは、タッチパネル 4 8 0 への接触操作を検出して遊技盤側液晶表示装置 1 9 0 0 及び上皿側液晶表示装置 4 7 0 の表示領域に表示される画像に対して変化を付与するとともに、当落判定結果が遊技者に利益を付与するものであることを示す制御コマンドである。

【0953】

〔特定当り演出の一具体例〕

図 8 6 は遊技盤側液晶表示装置、上皿側液晶表示装置、タッチパネルおよび複数の発光装置を用いた特定当り演出の一例を示す図である。図 8 7 は図 8 6 の特定当り演出のつづきを示す図であり、図 8 8 は図 8 7 の特定当り演出のつづきを示す図であり、図 8 9 は図 8 8 の特定当り演出のつづきを示す図であり、図 9 0 は図 8 9 の特定当り演出のつづきを示す図であり、図 9 1 は図 9 0 の特定当り演出のつづきを示す図であり、図 9 2 は図 9 1 の特定当り演出のつづきを示す図である。

30

【0954】

特定当り演出は、上皿側液晶表示装置 4 7 0 及びタッチパネル 4 8 0 と、遊技盤側液晶表示装置 1 9 0 0 と、上皿側液晶表示装置 4 7 0 と遊技盤側液晶表示装置 1 9 0 0 との間に、上皿側液晶表示装置 4 7 0 から遊技盤側液晶表示装置 1 9 0 0 に向けて順に配置されたタッチパネル部発光装置 4 9 4、操作部発光装置 4 9 0、上皿発光装置 4 9 2、遊技盤発光装置 2 1 5 0 による複数の発光装置とを連動させる。本実施形態においては、図 8 2 に示すように、4 つの発光装置が、即ち、タッチパネル部発光装置 4 9 4、操作部発光装置 4 9 0、上皿発光装置 4 9 2、遊技盤発光装置 2 1 5 0 が、遊技盤側液晶表示装置 1 9 0 0 と上皿側液晶表示装置 4 7 0 とを結ぶライン上に、列状をなすように配置されている。

40

【0955】

図 8 6 に示すように、遊技盤側液晶表示装置 1 9 0 0 の表示パネルにおいて左装飾図柄列 1 9 0 0 a 及び右装飾図柄列 1 9 0 0 c を同一図柄で停止表示させ、中装飾図柄列 1 9 0 0 b のみ変動している最終停止図柄列とすることで装飾図柄によりリーチ状態を発生させる。図 8 6 では、一例として、左装飾図柄及び右装飾図柄が図柄「7」で停止表示され

50

、中装飾図柄列 1900b のみ変動しているリーチを示している。そして、リーチを契機に遊技盤発光装置 2150 を点灯発光させ、遊技者に対して上皿側液晶表示装置 470 及びタッチパネル 480 を注視するように示唆する。なお、これに伴って操作部発光装置 490 も点灯発光させることもできる。

【0956】

次に、上皿側液晶表示装置 470 の表示パネルにおいて特定図柄 TKZ を表示させる。図 86 では、特定図柄 TKZ の一例として、忍者等が投げる手裏剣を模した手裏剣図柄が表示されたことを示している。そうして、例えば、タッチパネル 480 への操作態様を想起させるために、裏箱 3001 内で遊技盤側液晶表示装置 1900 の右側に配置されるキャラクタユニット 3400 (図 8 参照) の忍者を模して立体的に造形したキャラクタ体を右端の位置から中央側へ寄った位置へと左右方向に移動させると共に、キャラクタ体の右腕を水平方向へ往復回動させることもできる。これによって、あたかもキャラクタ体の手裏剣を投げているような動作をさせることができる。このようにすると、タッチパネル 480 への操作態様をどのようにすればよいのか(手裏剣図柄を指で遊技盤側液晶表示装置 1900 に向けてこする)を遊技者に気付かせることができ、理解もしやすい。

【0957】

なお、タッチパネル 480 への操作タイミングとなる前に、遊技盤発光装置 2150 及び操作部発光装置 490 を消灯させる。そして、タッチパネル 480 への操作タイミングに合わせ、遊技盤側液晶表示装置 1900 の表示パネルにタッチパネル 480 を操作する旨を表すメッセージを表示させる。図 87 では、操作する旨を表すメッセージ MGA として、「今だ!!」という文字が表示されていることを示している。なお、「今だ!!」というメッセージ表示とともに「今だ!!」というメッセージを音声表示してもよい。

【0958】

遊技者が「今だ!!」という文字表示の合図を契機に、手裏剣図柄が表示されている部分のタッチパネル 480 を遊技者側から遊技機側に向けてこするように接触操作すると、手裏剣図柄が上方の遊技盤側液晶表示装置 1900 に向けて飛んで行くかのように上皿側液晶表示装置 470 の表示パネルの上辺に消えるように移動表示される。

【0959】

次いで、図 88 に示すように、タッチパネル部発光装置 494 を点灯発光させ、次に図 89 に示すように操作部発光装置 490 を点灯発光させ、その次に図 90 に示すように上皿発光装置 492 を点灯発光させ、さらにその次に図 91 に示すように遊技盤発光装置 2150 を点灯発光させる。そして、図 92 に示すように遊技盤側液晶表示装置 1900 の表示パネルの下辺に手裏剣図柄が表れて変動中の中装飾図柄列 1900b に向けて移動表示され、変動中の装飾図柄に命中して装飾図柄を射抜く。中装飾図柄が図柄「7」で停止表示され、装飾図柄 1900a ~ 1900c が同一の図柄「7」で停止表示されて「大当たり」となる。

【0960】

このように、上皿側液晶表示装置 470 の表示領域から遊技盤側液晶表示装置 1900 の表示領域に向けて図柄が移動表示されると共に、遊技盤側液晶表示装置 1900 に向けて複数の発光装置を順番に発光させるので、タッチパネル 480 への接触操作を契機とする 2 つの演出表示装置において行われる各演出表示が、リンクされて連動することを分かり易く示すことができる。

【0961】

また、これにより、遊技者の操作によってあたかも上皿側液晶表示装置 470 から遊技盤側液晶表示装置 1900 へ手裏剣が飛んでいったかのような演出を行うことが可能となり、一方の演出表示装置の演出画像が他方の演出表示装置の演出画像に入り込んで大当たりとなる、といったより斬新で飽き難い大当たり演出を遊技者参加型演出によって表現することができ、遊技興趣の低下を抑制することができる。

【0962】

なお、複数の発光装置の発光態様であるが、手裏剣図柄が上皿側液晶表示装置 470 の

表示パネルの上辺に消えるタイミングに合わせてタッチパネル部発光装置４９４を点灯発光させ、次にタッチパネル部発光装置４９４を消灯させて操作部発光装置４９０を点灯発光させ、その次に操作部発光装置４９０を消灯させて上皿発光装置４９２を点灯発光させ、さらにその次に上皿発光装置４９２を消灯させて遊技盤発光装置２１５０を点灯発光させ、遊技盤側液晶表示装置１９００の表示パネルの下辺に手裏剣図柄が出現させるタイミングに合わせて遊技盤発光装置２１５０を消灯させる、といった発光移動とすることができる。

【０９６３】

また、手裏剣図柄が上皿側液晶表示装置４７０の表示パネルの上辺に消えるタイミングに合わせてタッチパネル部発光装置４９４を点灯発光させ、次にタッチパネル部発光装置４９４を発光させたまま操作部発光装置４９０を点灯発光させ、その次にタッチパネル部発光装置４９４及び操作部発光装置４９０を発光させたまま上皿発光装置４９２を点灯発光させ、さらにその次に、タッチパネル部発光装置４９４、操作部発光装置４９０及び上皿発光装置４９２を発光させたまま遊技盤発光装置２１５０を点灯発光させ、その次のタイミングで、タッチパネル部発光装置４９４、操作部発光装置４９０、上皿発光装置４９２および遊技盤発光装置２１５０の全てを点灯発光させ、遊技盤側液晶表示装置１９００の表示パネルの下辺に手裏剣図柄が出現させる、といった発光インジケータ或いは発光レベルメータとすることもできる。

【０９６４】

〔特定外れ演出〕

一方、周辺制御ＭＰＵ４１５０ａは、図５２の周辺制御部定常処理におけるステップＳ１０２２の受信コマンド解析処理において、受信した制御コマンドが特定外れ演出指示コマンドであることが解析された場合、特定外れ演出指示コマンドに基づいて図５２のステップＳ１００９～ステップＳ１０３８の周辺制御部定常処理、及び図５４の周辺制御部１ｍｓタイマ割り込み処理において特定外れ演出が実行されるべく制御する。

【０９６５】

なお、特定外れ演出指示コマンドは、タッチパネル４８０への接触操作を検出して遊技盤側液晶表示装置１９００及び上皿側液晶表示装置４７０の表示領域に表示される画像に対して変化を付与するとともに、当落判定結果が遊技者に利益を付与しないものであることを示す制御コマンドである。

【０９６６】

〔特定外れ演出の一具体例〕

なお、タッチパネル部発光装置４９４、操作部発光装置４９０、上皿発光装置４９２、遊技盤発光装置２１５０による複数の発光装置をリンクランプと定義することにする。図９３は遊技盤側液晶表示装置、上皿側液晶表示装置、タッチパネルおよび複数の発光装置を、すなわちリンクランプを用いた特定外れ演出の一例を示す図である。図９４は図９３の特定外れ演出のつづきを示す図であり、図９５は図９４の特定外れ演出のつづきを示す図である。

【０９６７】

特定外れ演出は、先に説明した特定当り演出における図８６から図９１に至る演出態様までは同じ演出態様となる。すなわち、遊技盤側液晶表示装置１９００の表示パネルにおいては装飾図柄によりリーチ状態が発生、遊技盤発光装置１２５０が発光することによる上皿側液晶表示装置４７０及びタッチパネル４８０を注視するように示唆、上皿側液晶表示装置４７０の表示パネルに特定図柄ＴＫＺ（手裏剣図柄）を表示、タッチパネル４８０への操作タイミングに合わせて「今だ！！」のメッセージＭＧＡを遊技盤側液晶表示装置１９００の表示パネルに表示、タッチパネル４８０へのこする操作が検出されると、手裏剣図柄を上皿側液晶表示装置４７０に向けて移動表示、次いで、図８８に示すように、タッチパネル部発光装置４９４を点灯発光させ、次に図８９に示すように操作部発光装置４９０を点灯発光させ、その次に図９０に示すように上皿発光装置４９２を点灯発光させ、さらにその次に図９１に示すように遊技盤発光装置２１５０を点灯発光させる。

【0968】

特定外れ演出は、以下の点で特定当り演出と異なる。特定外れ演出の場合、当りとなる場合のリンクランプの発光態様とは異なるリンクランプの発光態様が行われる。特定外れ演出の場合に実行されるリンクランプの発光態様の一例として、図91の発光状態の次に、図93に示すように、一つ前の発光状態に戻り、上皿発光装置492を点灯発光させ、さらにその次に発光状態が再び順方向となり、図94に示すように遊技盤発光装置2150を点灯発光させる。

【0969】

そして、次に図95に示すように遊技盤側液晶表示装置1900の表示パネルの下辺に手裏剣図柄が表れて変動中の中装飾図柄列1900bに向けて移動表示され、変動中の装飾図柄に命中して装飾図柄を射抜く。しかしながら、図93及び図94の発光態様が行われたことによって、命中タイミングのズレが生じて当り図柄「7」に命中せず、図95では、1図柄後の装飾図柄に命中して外れ図柄「8」を射抜いたことを示している。中装飾図柄が図柄「8」で停止表示され、装飾図柄1900a～1900cが「7」「8」「7」で停止表示されて「外れ」となる。

【0970】

なお、当りとなる場合のリンクランプの発光態様に対して、リンクランプの発光態様を異ならせることで外れとなるリンクランプの発光態様を創出する（所謂はずしを入れる）という意味で、当りとなる場合のリンクランプの発光態様と比べて異なる発光態様の部分を「スカ（くじでいうはずれ）」を用い、スカ発光態様と定義することにする。

【0971】

上述の特定外れ演出の場合においては、図93及び図94に示したリンクランプの発光態様が、スカ発光態様に相当するものであり、当りとなる場合のリンクランプの発光態様に対して余計な発光態様が含まれており、発光態様過多によってスカ発光態様を作り出している、と言える。

【0972】

このように、リンクランプの発光態様により、タッチパネル480への接触操作を契機とする2つの演出表示装置において行われる各演出表示が、リンクされて連動することを分かり易く示すことができる。

【0973】

また、特定外れ演出が行われた場合には、遊技盤側液晶表示装置（第1演出表示装置）1900に向けて列状に配置された複数の発光装置（リンクランプ）を発光させる発光過程においてスカ発光態様を含んで発光させ、遊技盤側液晶表示装置1900の表示領域において変動している装飾図柄における当り図柄に特定図柄（手裏剣図柄）が命中せずに装飾図柄が外れ図柄で停止表示するので、特定外れ演出の場合、遊技盤側液晶表示装置1900と上皿側液晶表示装置470との間に列状に配置されたリンクランプの発光により、2つの液晶表示装置において行われる各演出表示がリンクされて連動することが認識できるものの、発光過程においてスカ発光態様が含まれているため、タッチパネル480への接触操作により、遊技者がもしかしたら大当り抽選に当選しているのではないかとの淡い期待を抱きつつ誤解を招かせ、スカ発光態様により不意を突かれて驚かされることとなることで、一方の液晶表示装置の演出画像が他方の液晶表示装置の演出画像に入り込むものの外れとなる、といったより斬新で飽き難い特定外れ演出を遊技者参加型演出によって表現することができ、遊技興趣の低下を抑制することができる。

【0974】

上述の特定当り演出と特定外れ演出とは、以下に述べる特定演出の一実施形態である。すなわち、特定演出は、第1演出表示装置（遊技盤側液晶表示装置1900）において装飾図柄によりリーチ状態を発生させ、第2演出表示装置（上皿側液晶表示装置470）において特定図柄を表示し、接触型入力装置（タッチパネル480）への接触操作を可能にし、接触型入力装置への接触操作が検出されると、第2演出表示装置の表示領域から特定図柄（手裏剣図柄）を消滅するように移動表示し、次に、これに応じてリンクランプを発

10

20

30

40

50

光し、次いで、第1演出表示装置の表示領域において、変動している装飾図柄に対して特定図柄を出現させて移動表示するものであり、リンクランプの発光態様は、当落判定結果としての当り外れの別に応じて異ならせてある、というものである。

【0975】

この構成によれば、接触型入力装置への接触操作を契機とする2つの演出表示装置において行われる各演出表示が、リンクされて連動することを分かり易く示すことができる。

【0976】

また、リンクランプの発光態様は、当落判定結果としての当り外れの別によって異なるものの、当り外れの別に応じてそれぞれが、2つの演出表示装置の表示パネルに表示される2つの演出内容を結び付けるようにリンクされているという一体感を強く印象付けることができる。このため、遊技の興趣の低下を抑止することができる。

10

【0977】

上述の特定演出におけるリンクランプの発光態様は、以下のようなものとすることが可能である。図96は当りの場合のリンクランプの発光態様のバリエーションを示す図である。また、図97は外れの場合のリンクランプの発光態様のバリエーションを示す図である。

【0978】

図96(a)は、先に図86～図92を参照しつつ説明した当りの場合のリンクランプの発光態様を発光移動としたものである。また、図96(b)は、先に説明した当りの場合のリンクランプの発光態様を発光インジケータ或いは発光レベルメータとしたものである。

20

【0979】

一方、図97(a)は、先に図93～図95を参照しつつ説明した外れの場合のリンクランプの発光態様におけるスカ発光態様を発光態様過多としたものである。なお、スカ発光態様は、発光態様過多によるものに限られない。図97(b)および図97(c)は、外れの場合のリンクランプの発光態様におけるスカ発光態様を1つの発光装置における発光領域不足としたものである。

【0980】

図97(b)では、リンクランプの発光態様を発光移動としたものにおいて、遊技盤発光装置2150の左右両側部分は発光しているものの、中央部分が消灯し、発光領域が欠落して発光領域不足となっていることを示している。また、図97(c)では、リンクランプの発光態様を発光レベルメータとしたものにおいて、遊技盤発光装置2150の中央部分のみが発光し、左右両側部分が消灯し、発光領域が全点灯しておらず欠落して発光領域不足となっていることを示している。

30

【0981】

なお、リンクランプの発光態様におけるスカ発光態様を発光態様不足は、例えば、上皿発光装置492を消灯する等のように間引きであってもよい。また、外れの場合は、上述のスカ発光態様のいずれであっても、変動している装飾図柄における当り図柄に特定図柄TKZ(手裏剣図柄)が命中せずに(装飾図柄に命中しないで逸れてしまう態様も含まれる)外れ図柄で停止表示することになる。

40

【0982】

[17. 別例]

なお、本発明は上述した実施形態に何ら限定されるものではなく、本発明の技術的範囲に属する限り種々の態様で実施し得ることはいうまでもない。

【0983】

例えば、上述した実施形態では、パチンコ遊技機1を例にとって説明したが、本発明が適用できる遊技機はパチンコ遊技機に限定されるものではなく、パチンコ遊技機以外の遊技機、例えばスロットマシン又はパチンコ遊技機とスロットマシンとを融合させた融合遊技機(遊技球を用いてスロット遊技を行うもの。)などにも適用することができる。

【符号の説明】

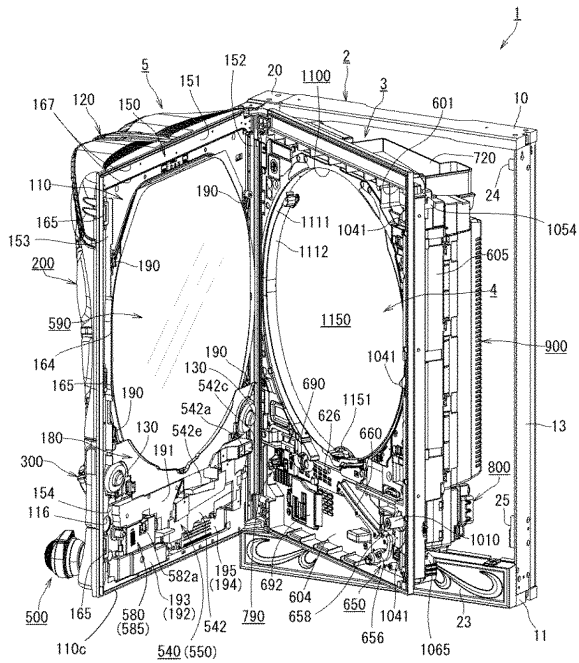
50

【 0 9 8 4 】

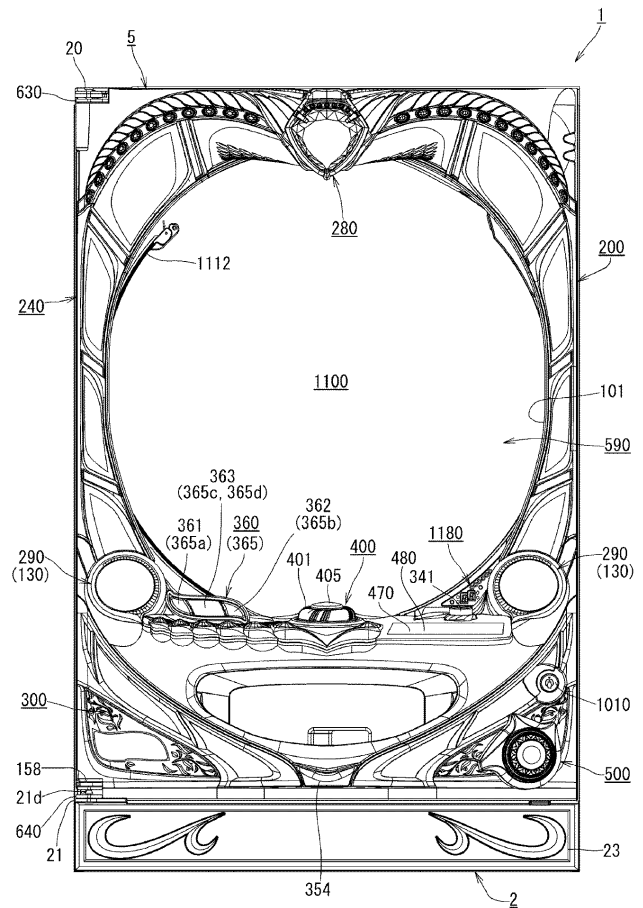
1	パチンコ遊技機（遊技機）	
2	外枠	
3	本体枠	
4	遊技盤	
5	扉枠	
1 9 2	ハンドル中継端子板	
4 7 0	上皿側液晶表示装置（第 2 演出表示装置）	
4 8 0	タッチパネル（接触型入力装置）	
4 9 0	操作部発光装置	10
4 9 2	上皿発光装置	
4 9 4	タッチパネル部発光装置	
4 9 4 1	タッチパネル上第 1 発光装置	
4 9 4 2	タッチパネル上第 2 発光装置	
4 9 4 3	タッチパネル上第 3 発光装置	
4 9 5 1	タッチパネル右第 1 発光装置	
4 9 5 2	タッチパネル右第 2 発光装置	
4 9 5 3	タッチパネル右第 3 発光装置	
4 9 6 1	タッチパネル下第 1 発光装置	
4 9 6 2	タッチパネル下第 2 発光装置	20
4 9 6 3	タッチパネル下第 3 発光装置	
4 9 7 1	タッチパネル左第 1 発光装置	
4 9 7 2	タッチパネル左第 2 発光装置	
4 9 7 3	タッチパネル左第 3 発光装置	
6 5 0	打球発射装置	
7 4 0	賞球装置	
7 8 4	外部端子板	
8 5 1	電源基板	
8 6 0 a	操作スイッチ（エラー解除部）	
8 6 0 b	エラー L E D 表示器	30
1 1 0 0	遊技領域	
1 1 8 5	第一特別図柄表示器	
1 1 8 6	第二特別図柄表示器	
1 9 0 0	遊技盤側液晶表示装置（第 1 演出表示装置）	
2 1 0 1	上始動口（第一始動口）	
2 1 0 2	下始動口（第二始動口）	
2 1 0 9	下始動口スイッチ（第二始動口センサ）	
2 1 5 0	遊技盤発光装置	
3 0 2 2	上始動口スイッチ（第一始動口センサ）	
4 1 0 0	主制御基板（遊技制御基板 遊技制御部）	40
4 1 0 0 a	主制御 M P U	
4 1 1 0	払出制御基板（払出制御部）	
4 1 2 0	払出制御部	
4 1 2 0 a	払出制御 M P U	
4 1 4 0	周辺制御基板（演出制御部）	
4 1 5 0	周辺制御部	
4 1 6 0	液晶及び音制御部	
4 1 6 5	R T C 制御部	
4 1 7 0	ランプ駆動基板	
4 1 8 0	モータ駆動基板。	50

4 5 0 1	第一当り判定用テーブル	
4 5 0 2	第一当り図柄用テーブル	
4 5 0 3	第一当り時変動時間設定用テーブル	
4 5 0 4	第一ハズレ時変動時間設定用テーブル	
4 5 0 5	第一抽選用確率選択手段	
4 5 0 6	第一当否決定手段	
4 5 0 7	第一当り判定用乱数抽出手段	
4 5 0 8	第一当り図柄用乱数抽出手段	
4 5 0 9	第一変動時間用乱数抽出手段	
4 5 1 0	第一停止図柄決定手段	10
4 5 1 1	第一変動時間決定手段	
4 5 1 2	特別図柄変動制御手段	
4 5 1 3	コマンド発信手段	
4 5 1 4	第一保留消化手段	
4 5 2 1	第二当り判定用テーブル	
4 5 2 2	第二当り図柄用テーブル	
4 5 2 3	第二当り時変動時間設定用テーブル	
4 5 2 4	第二ハズレ時変動時間設定用テーブル	
4 5 2 5	第二当り判定用乱数抽出手段	
4 5 2 6	第二当り図柄用乱数抽出手段	20
4 5 2 7	第二変動時間用乱数抽出手段	
4 5 2 8	第二当否決定手段	
4 5 2 9	第二停止図柄決定手段	
4 5 3 0	第二変動時間決定手段	
4 5 3 1	第二保留消化手段	
4 5 6 0	コマンド受信手段	
4 5 6 1	第一当り時演出態様テーブル	
4 5 6 2	第一外れ時演出態様テーブル	
4 5 6 3	第一演出用乱数抽出手段	
4 5 6 4	第一演出態様決定手段	30
4 5 6 5	第一演出表示制御手段	
4 5 6 7	第二当り時演出態様テーブル	
4 5 6 8	第二外れ時演出態様テーブル	
4 5 6 9	第二演出用乱数抽出手段	
4 5 7 0	第二演出態様決定手段	
4 5 7 1	第二演出表示制御手段	
4 5 7 3	装飾図柄変動制御手段	
T K Z	特定図柄	
M G A	メッセージ	

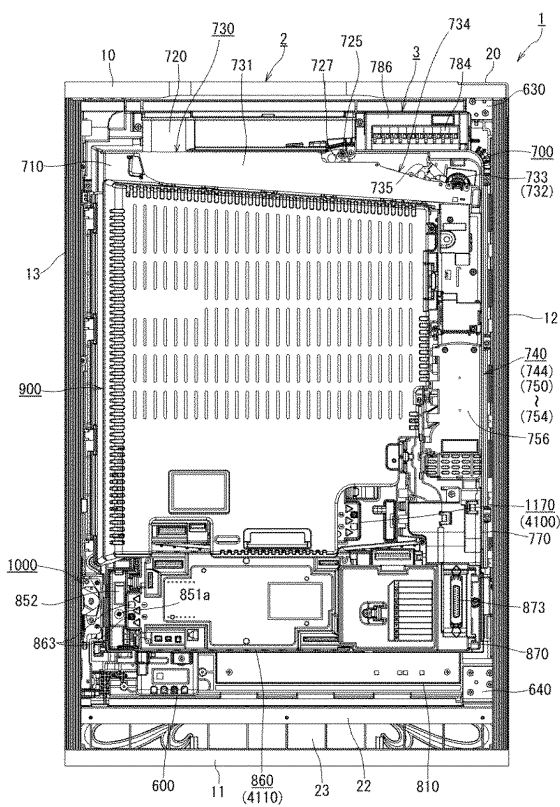
【図 1】



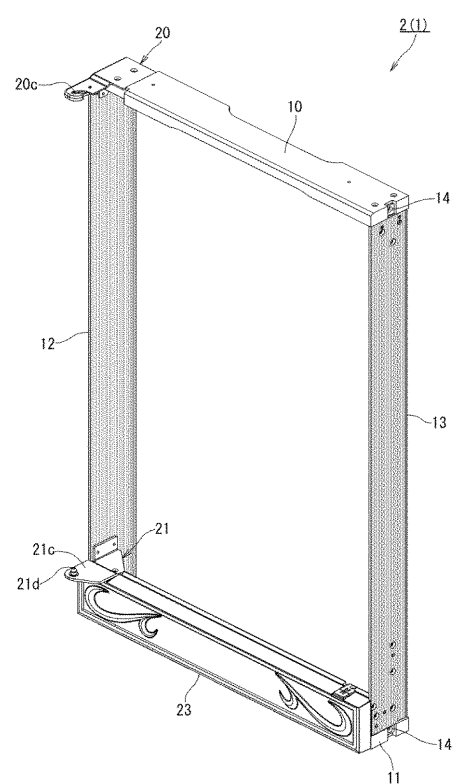
【図 2】



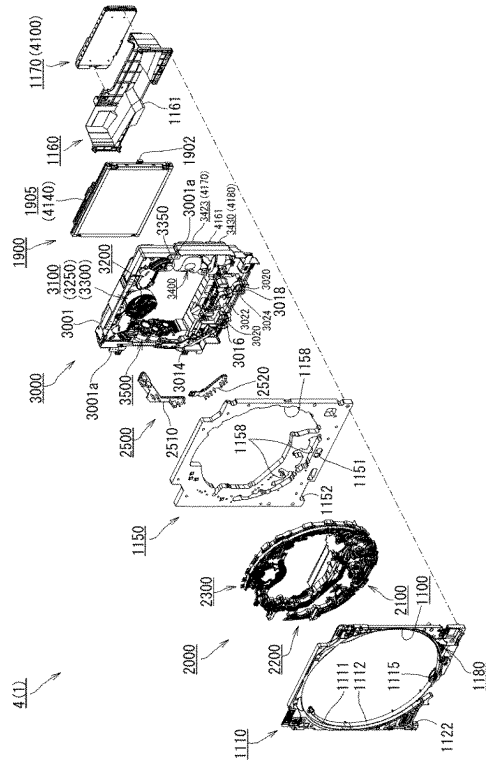
【図 3】



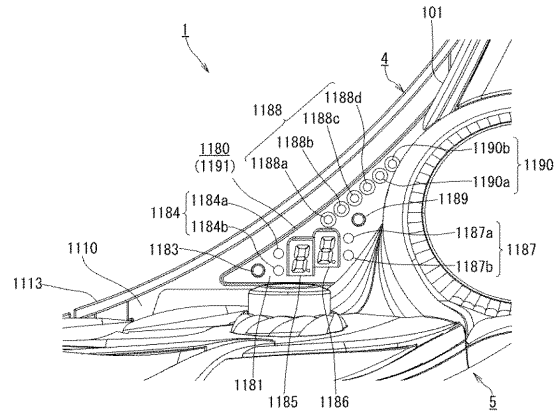
【図 4】



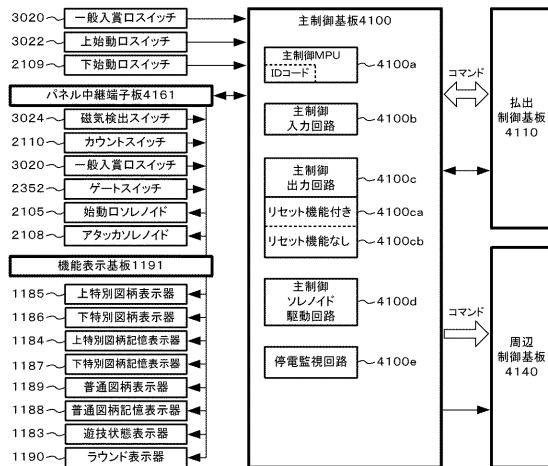
【図 9】



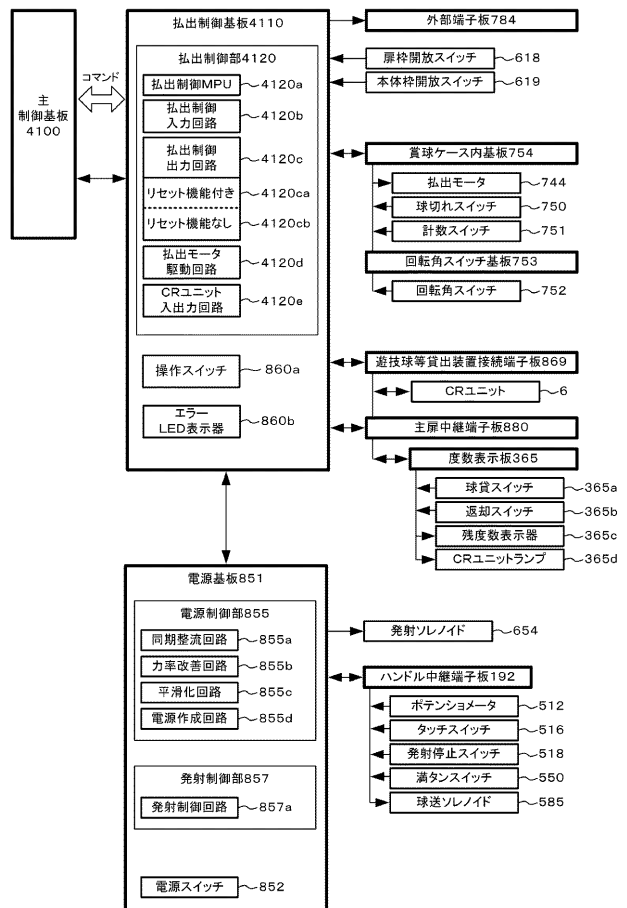
【図 10】



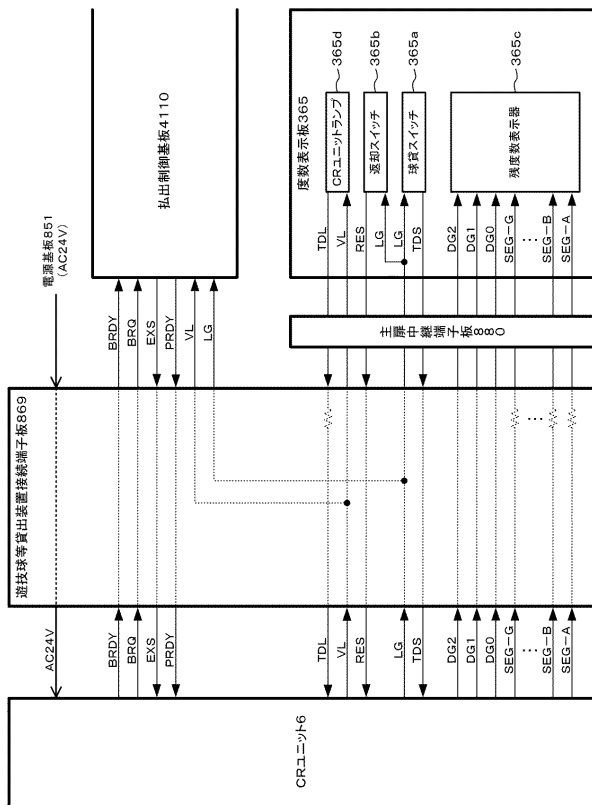
【図 11】



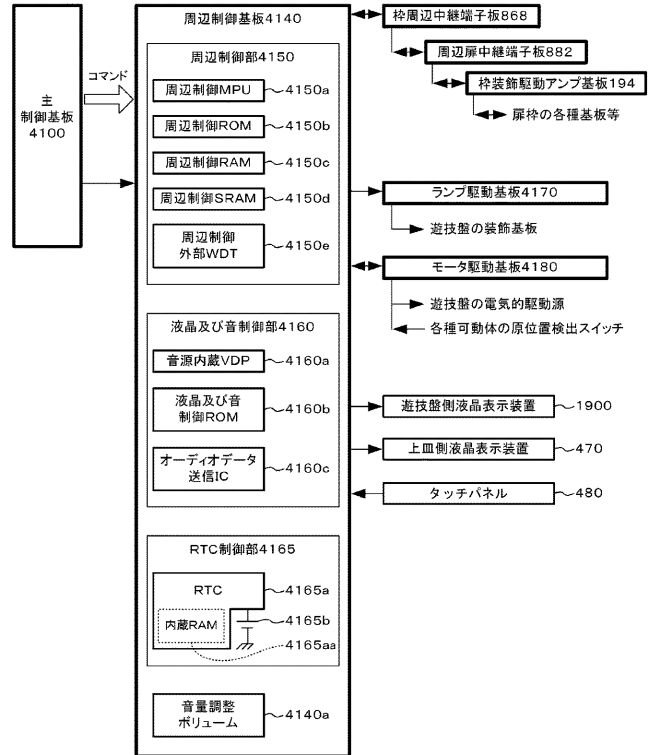
【図 12】



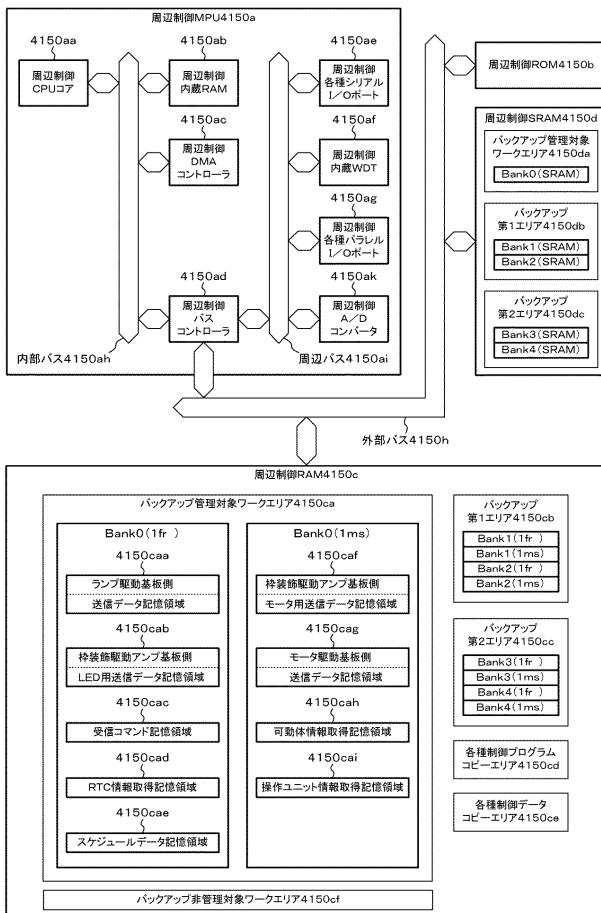
【図 13】



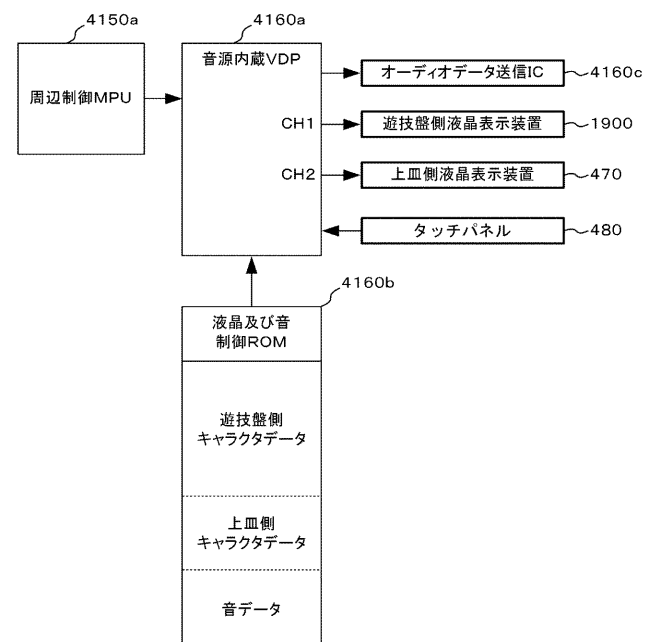
【図 14】



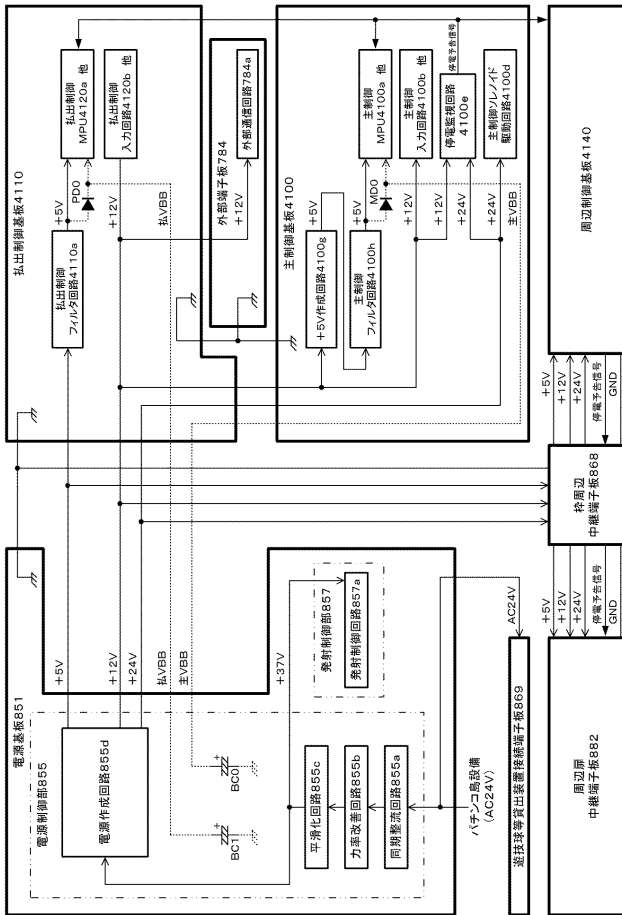
【図 15】



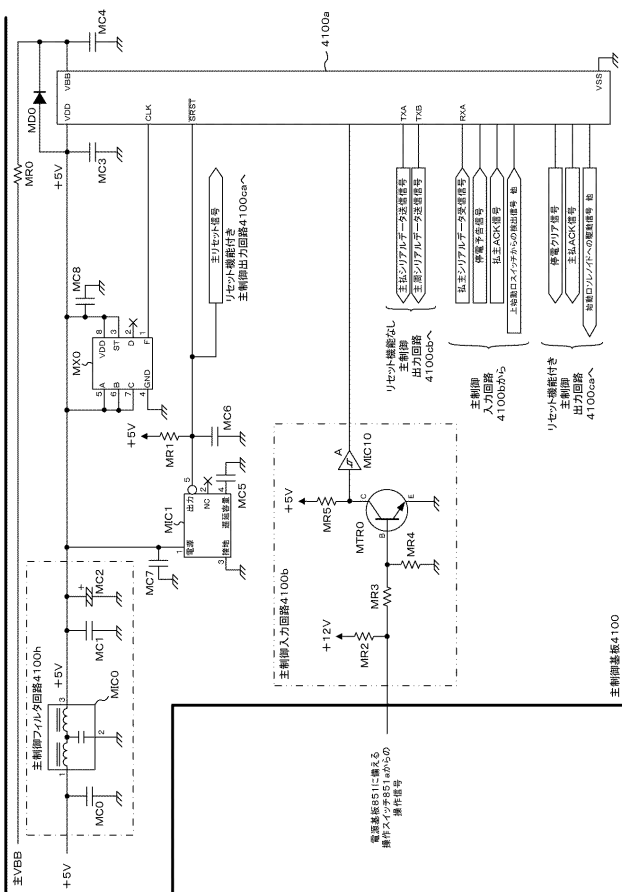
【図 16】



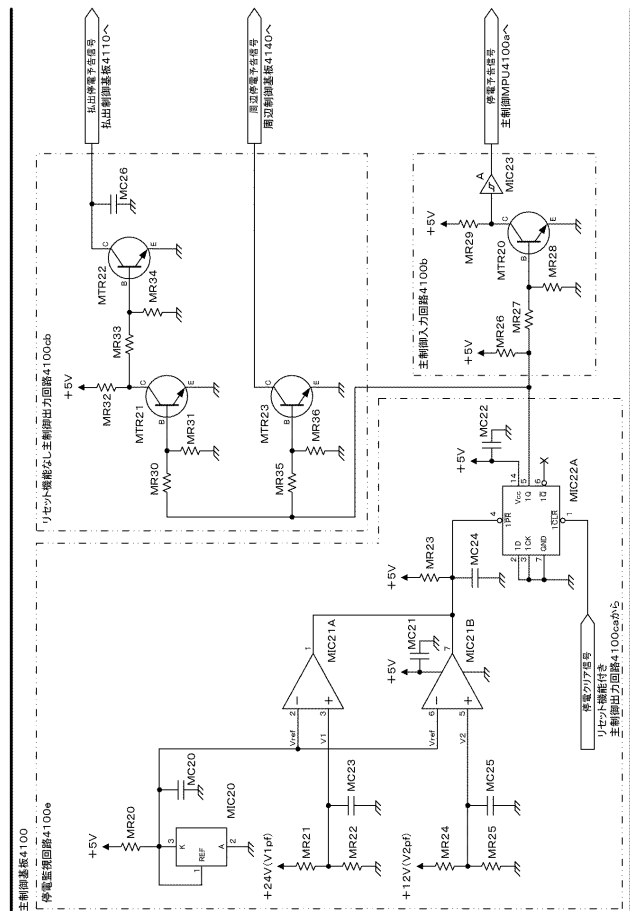
【 図 1 8 】



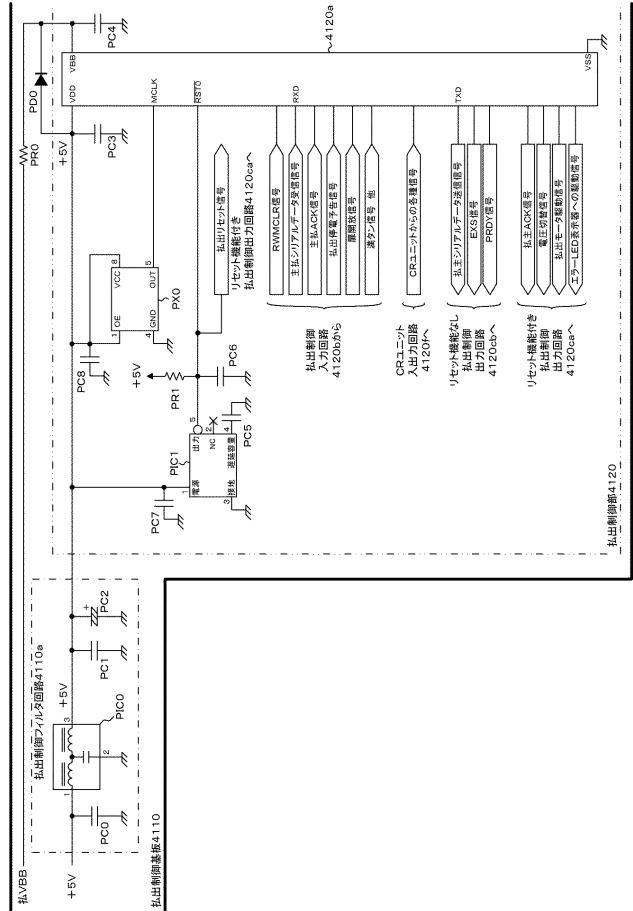
【图 19】



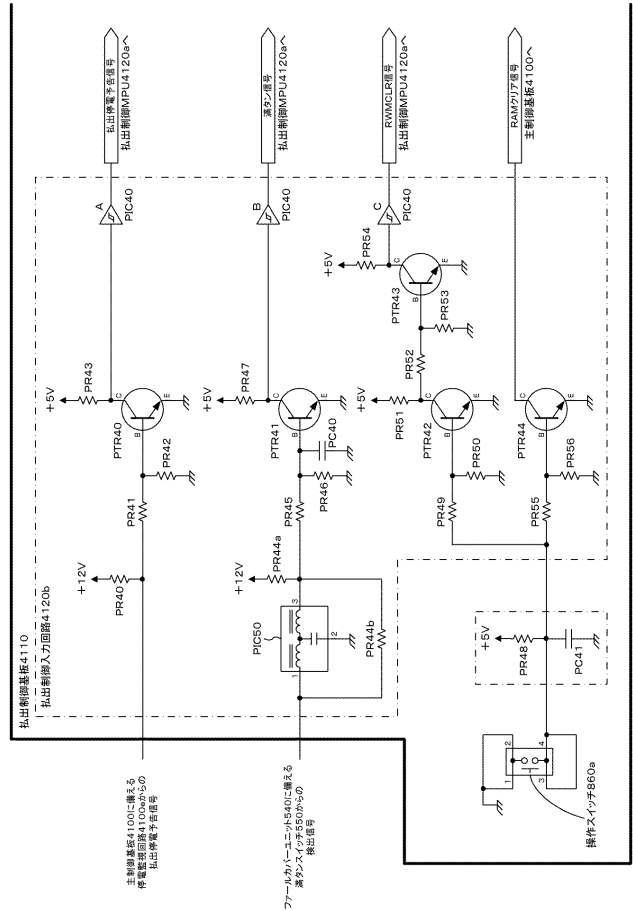
【図 20】



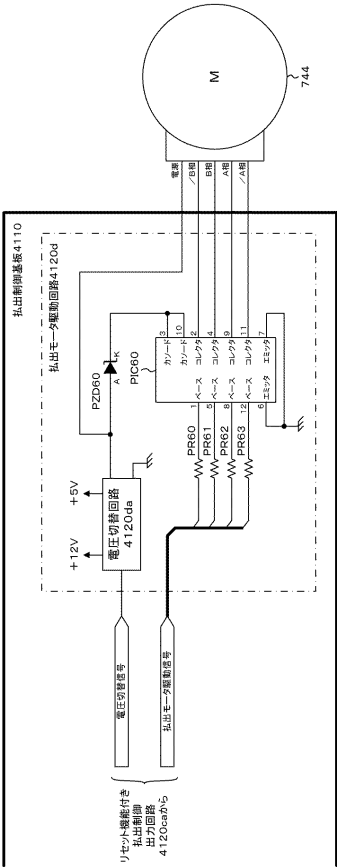
【図 2 2】



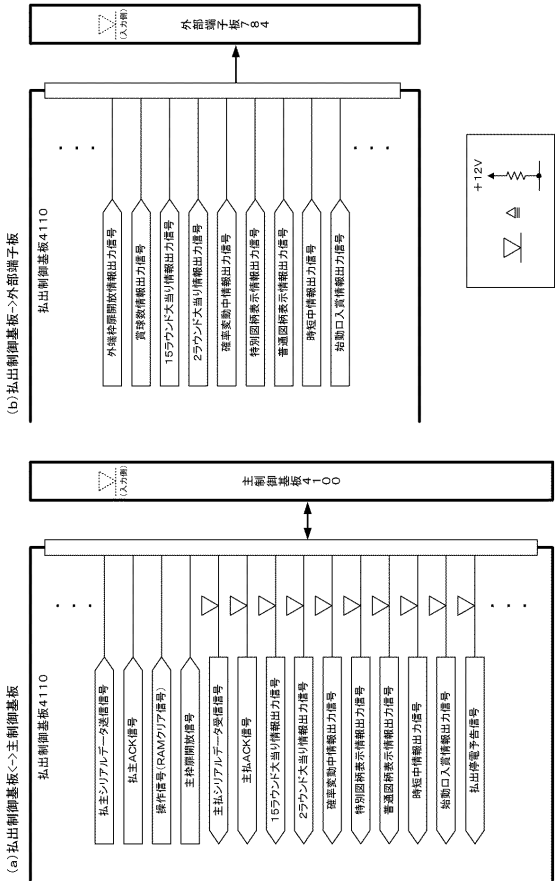
【図 24】



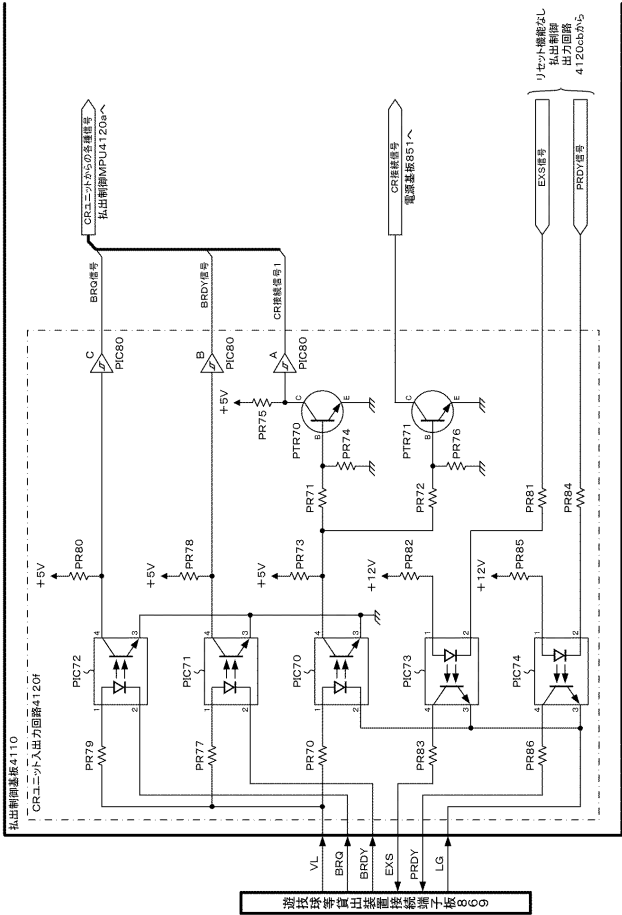
【図 25】



【図 27】



【図 26】



【図 28】

主制御基板から私出御基板へ送信される各種コマンド

(a) CR機のコマンド表

コマンド	名称	内容
10H	賞球1個指定	1個払い出す
11H	賞球2個指定	2個払い出す
12H	賞球3個指定	3個払い出す
13H	賞球4個指定	4個払い出す
14H	賞球5個指定	5個払い出す
15H	賞球6個指定	6個払い出す
16H	賞球7個指定	7個払い出す
17H	賞球8個指定	8個払い出す
18H	賞球9個指定	9個払い出す
19H	賞球10個指定	10個払い出す
1AH	賞球11個指定	11個払い出す
1BH	賞球12個指定	12個払い出す
1CH	賞球13個指定	13個払い出す
1DH	賞球14個指定	14個払い出す
1EH	賞球15個指定	15個払い出す

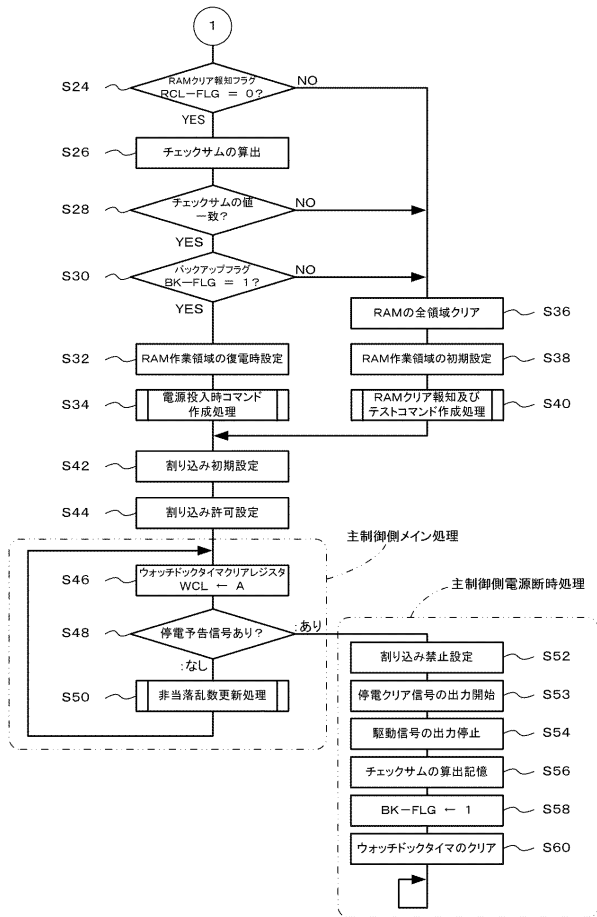
(b) 一般機のコマンド表

コマンド	名称	内容
20H	賞球1個指定	1個払い出す
21H	賞球2個指定	2個払い出す
22H	賞球3個指定	3個払い出す
23H	賞球4個指定	4個払い出す
24H	賞球5個指定	5個払い出す
25H	賞球6個指定	6個払い出す
26H	賞球7個指定	7個払い出す
27H	賞球8個指定	8個払い出す
28H	賞球9個指定	9個払い出す
29H	賞球10個指定	10個払い出す
2AH	賞球11個指定	11個払い出す
2BH	賞球12個指定	12個払い出す
2CH	賞球13個指定	13個払い出す
2DH	賞球14個指定	14個払い出す
2EH	賞球15個指定	15個払い出す

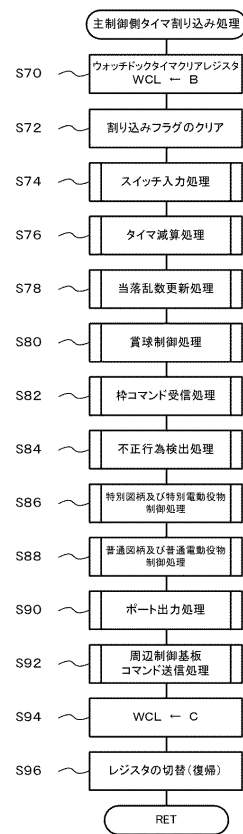
(c) 共通(CR機及び一般機)のコマンド表

コマンド	名称	内容
30H	セルフチェック	接続確認

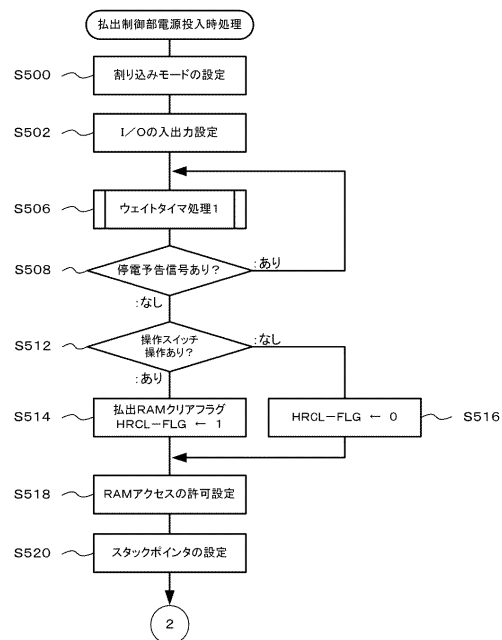
【図 3 3】



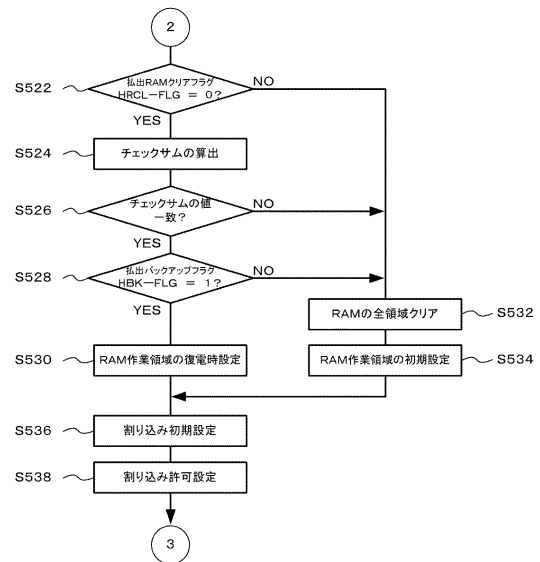
【図 3 4】



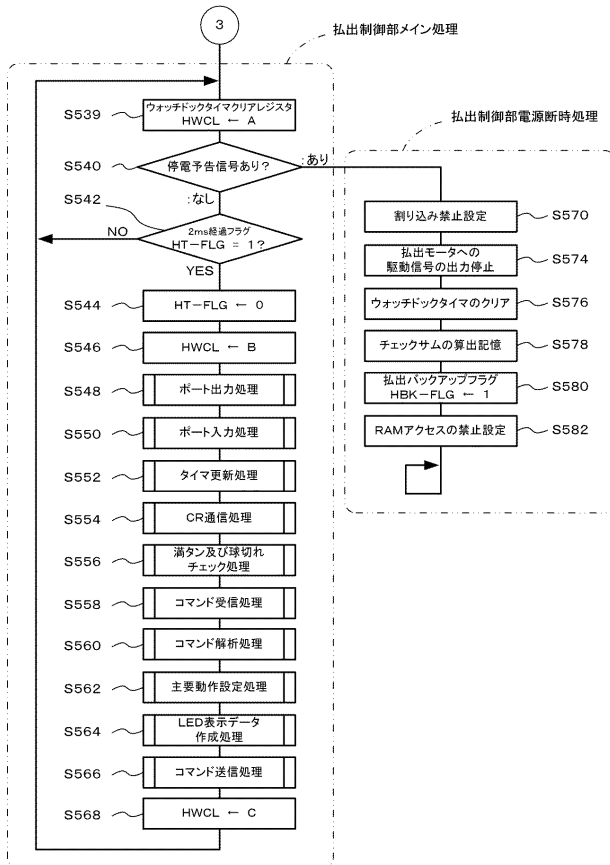
【図 3 5】



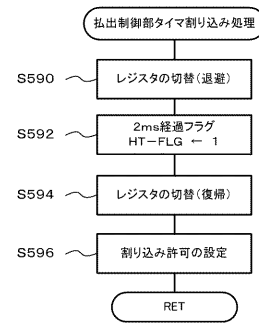
【図 3 6】



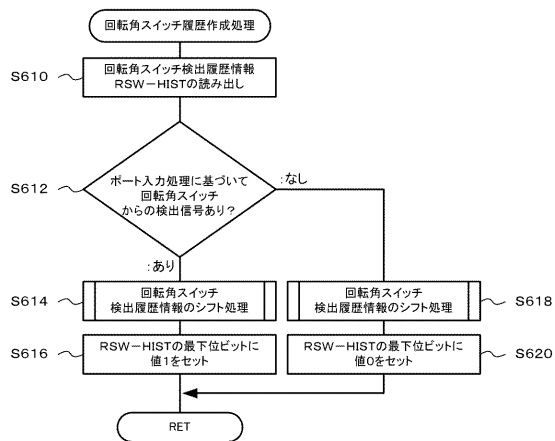
【図 37】



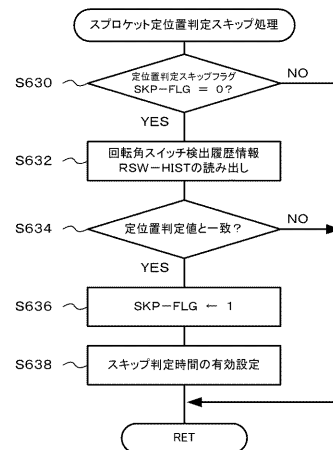
【図 38】



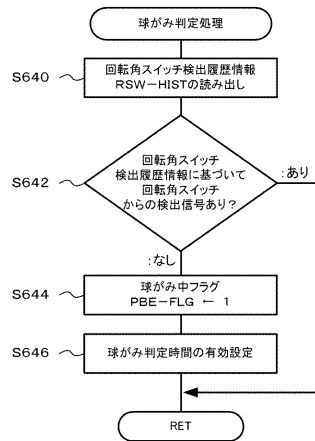
【図 39】



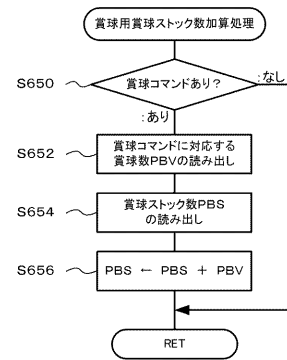
【図 40】



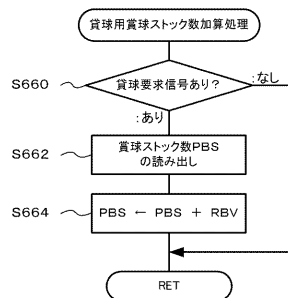
【図 4 1】



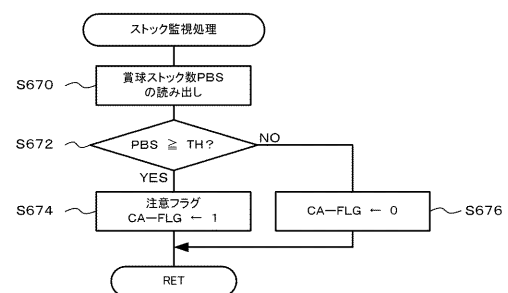
【図 4 2】



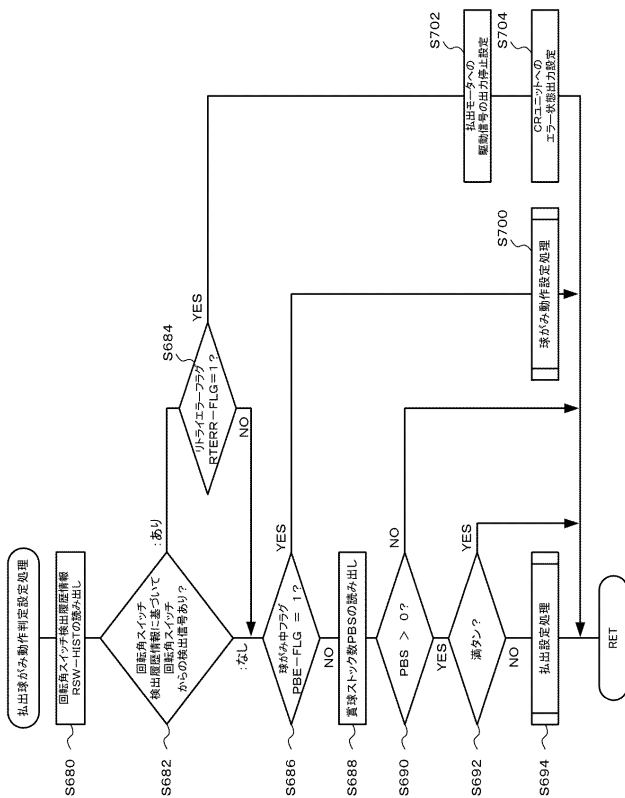
【図 4 3】



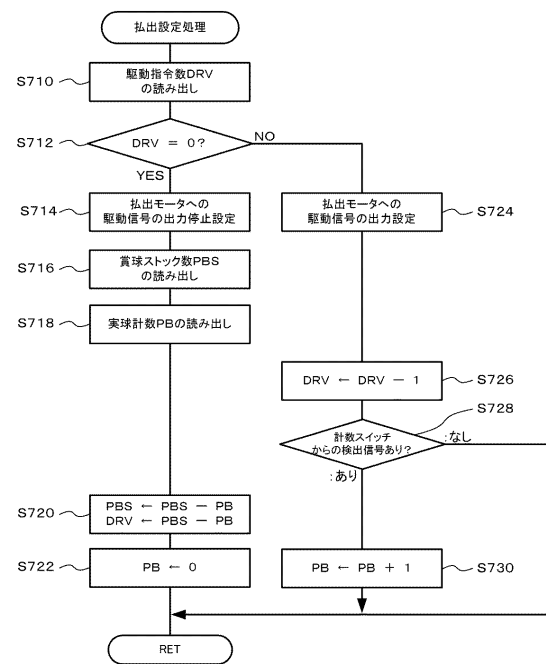
【図 4 4】



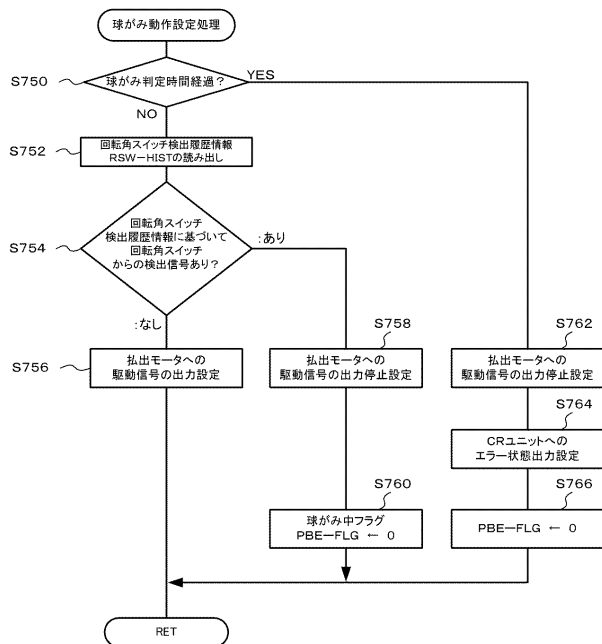
【図 45】



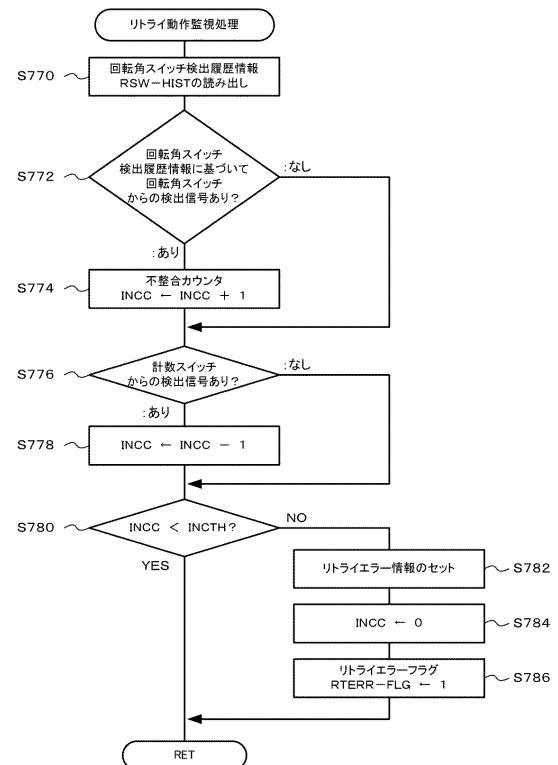
【図 46】



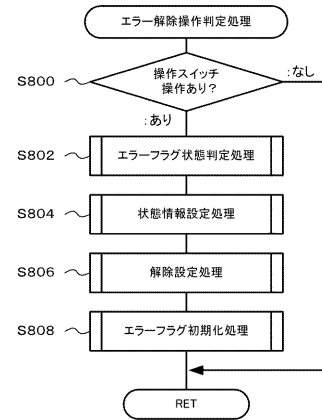
【図 47】



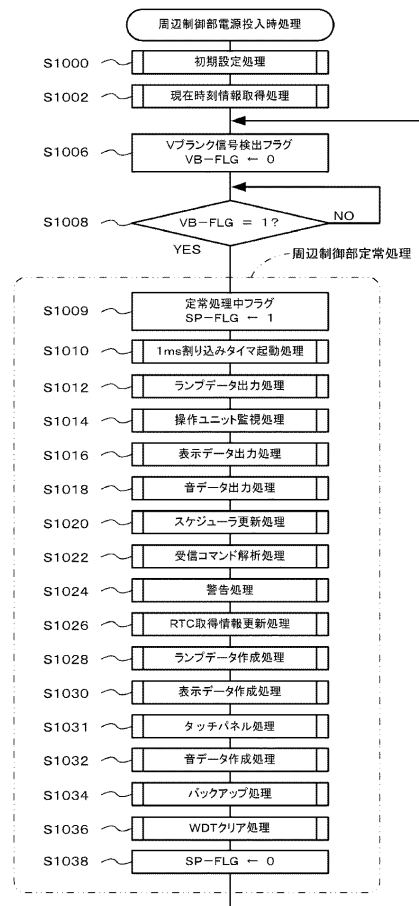
【図 48】



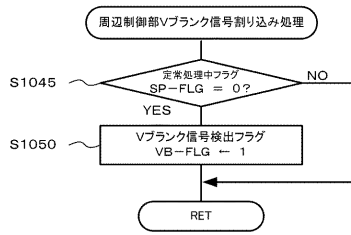
【 凶 5 0 】



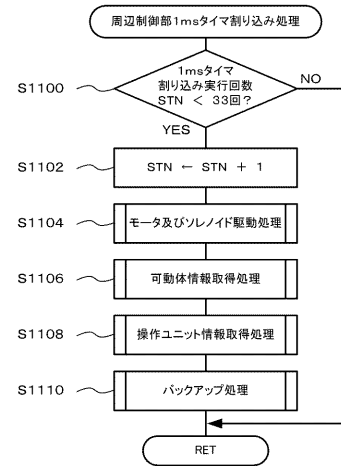
【图 5 2】



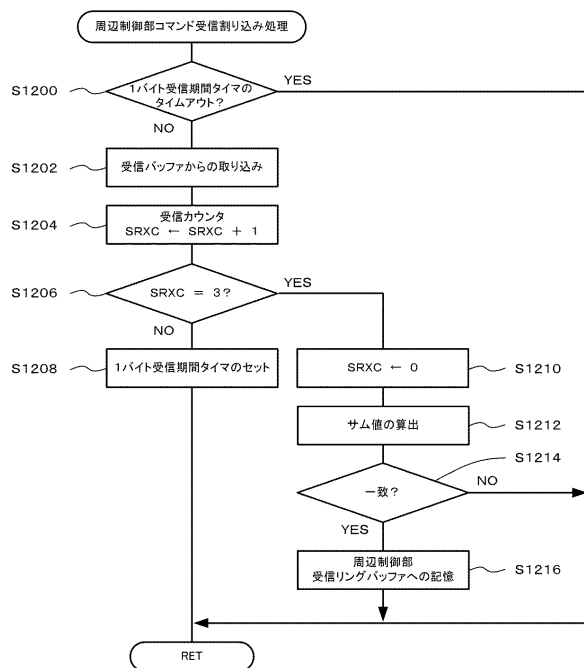
【図 5 3】



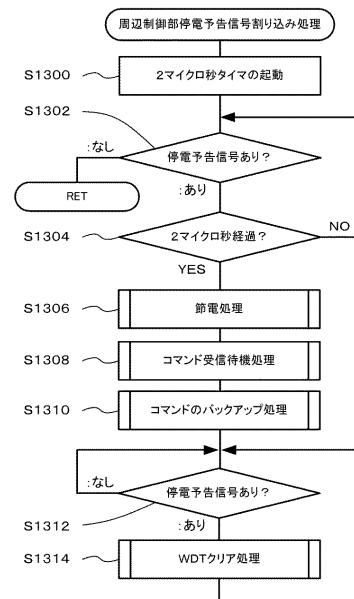
【図 5 4】



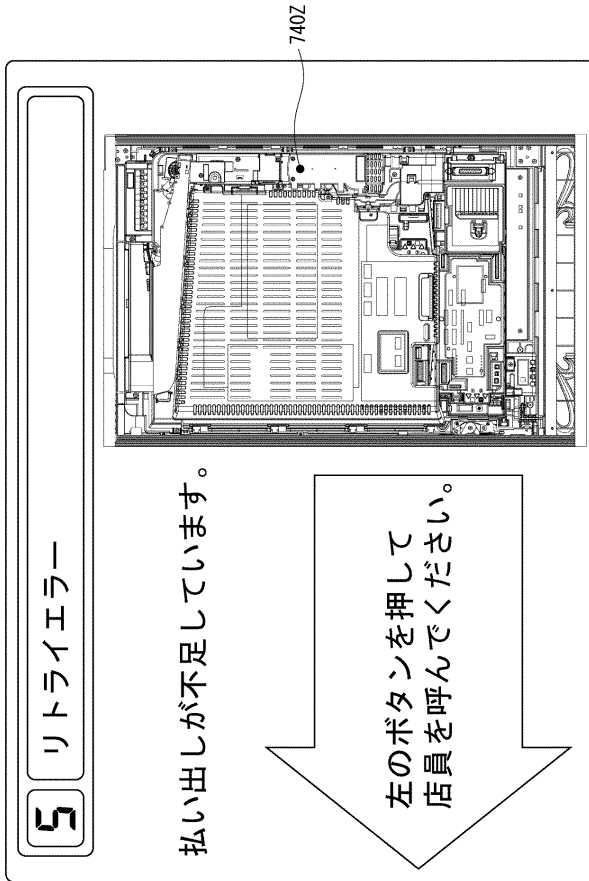
【図 5 5】



【図 5 6】



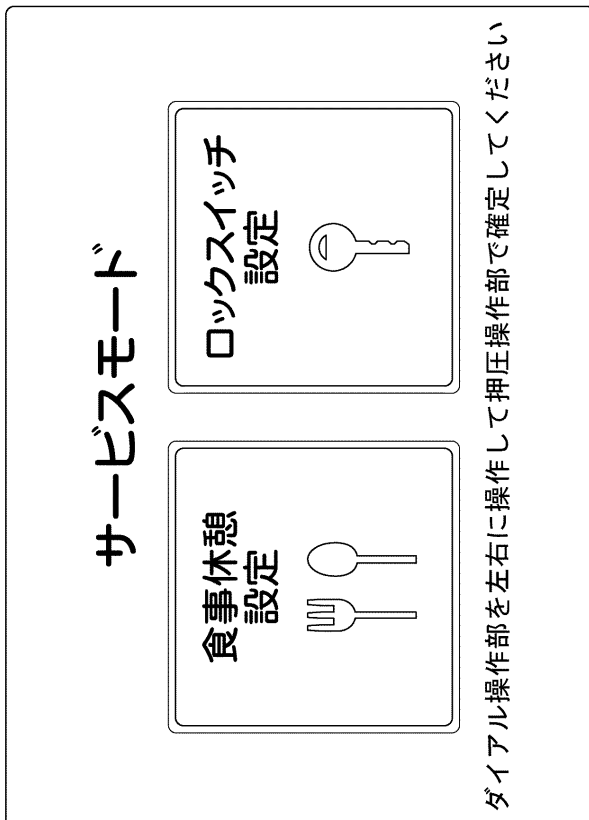
【図 57】



【図 58】



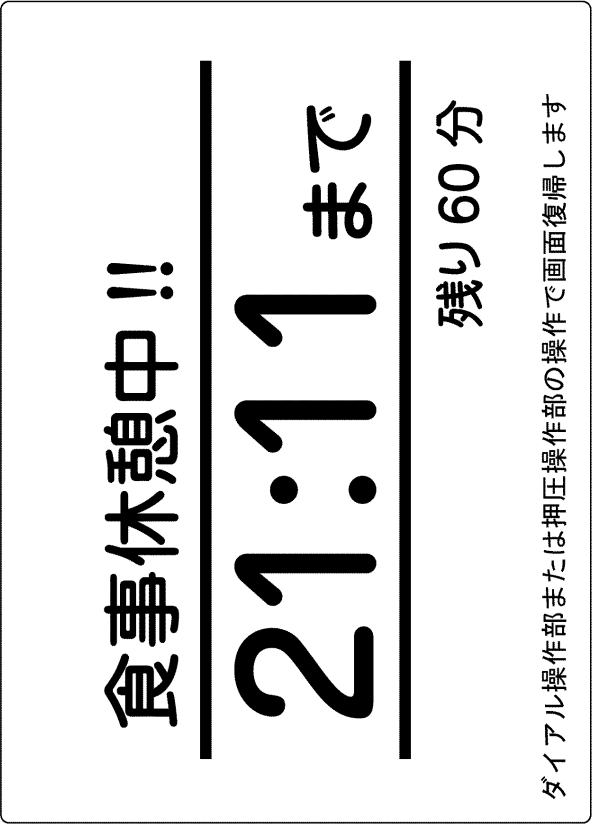
【図 59】



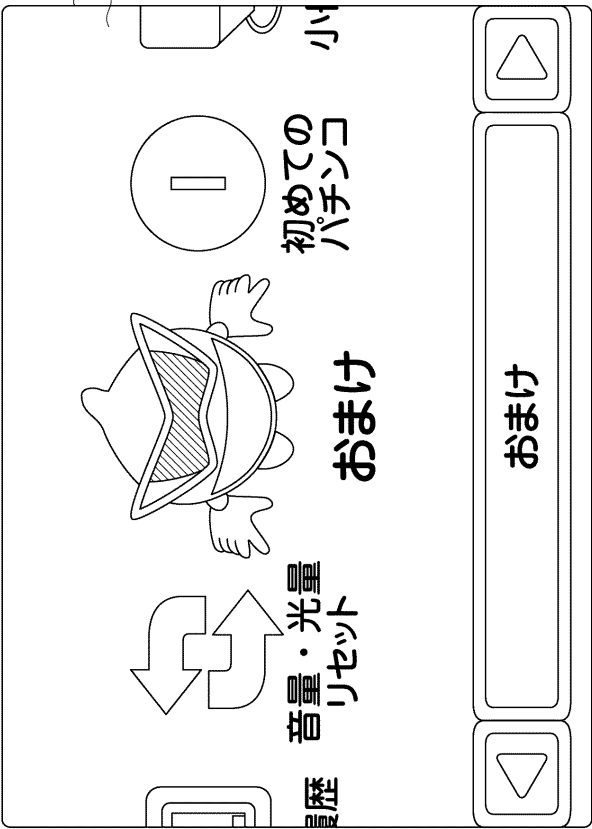
【図 60】



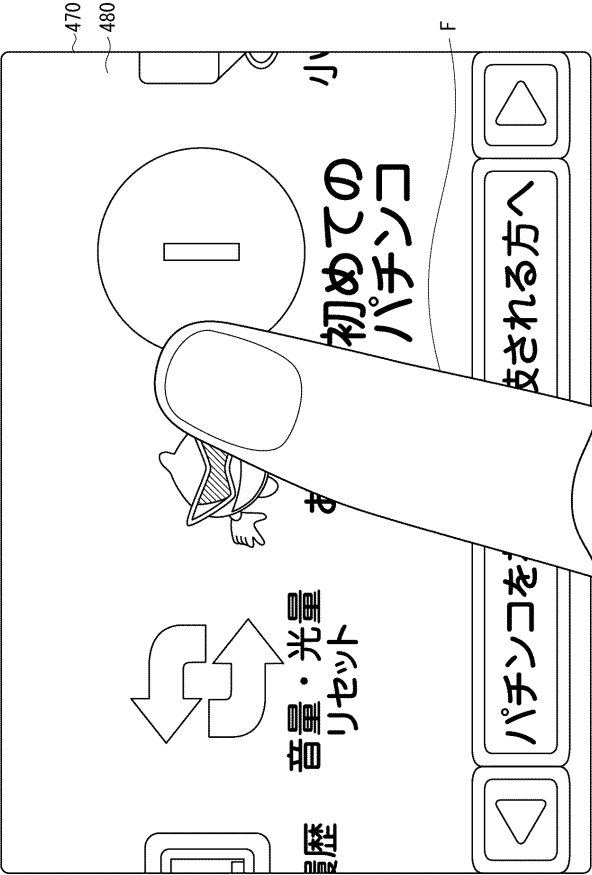
【図 6 1】



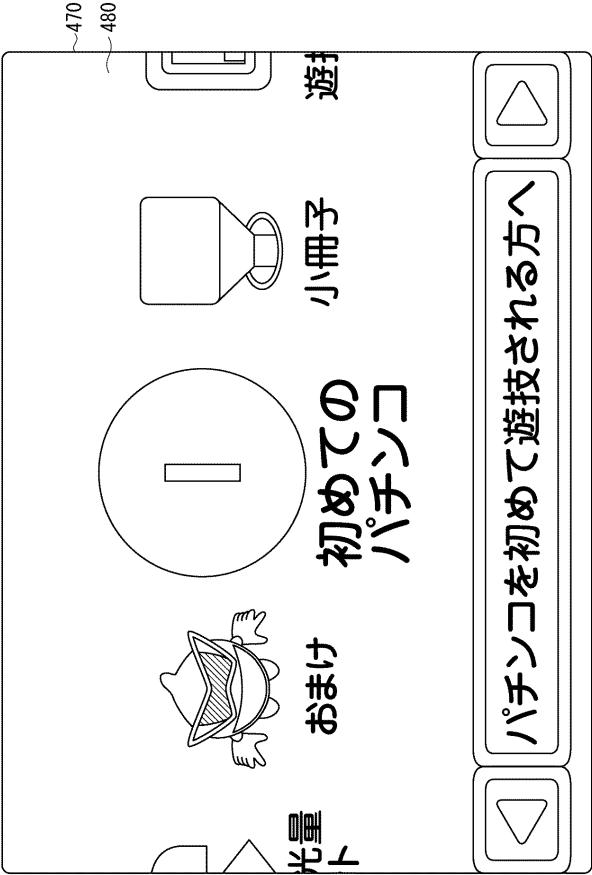
【図 6 2】



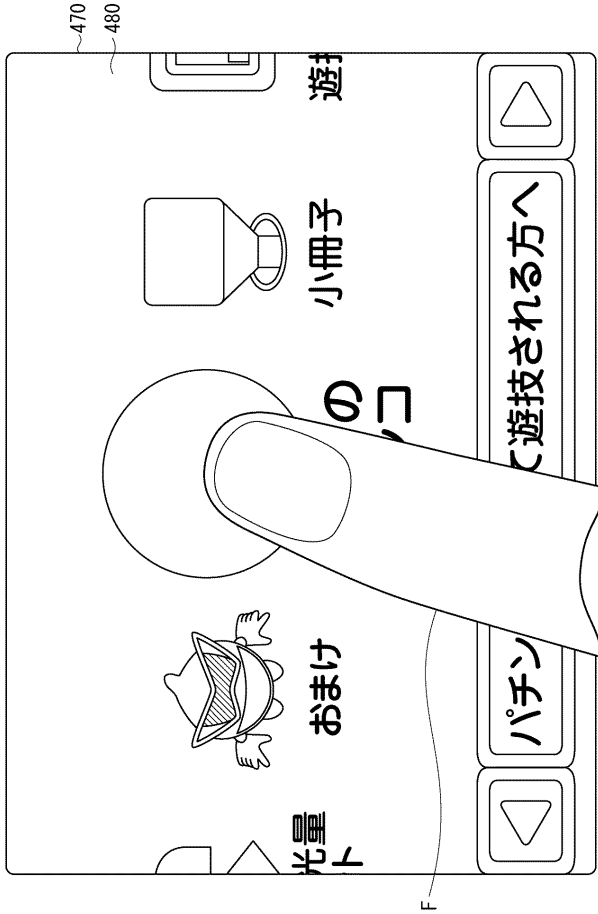
【図 6 3】



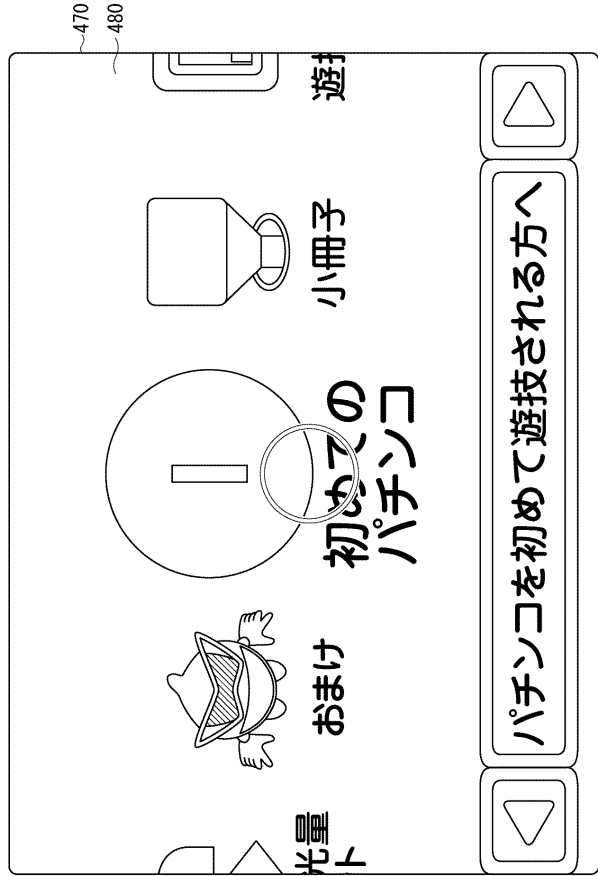
【図 6 4】



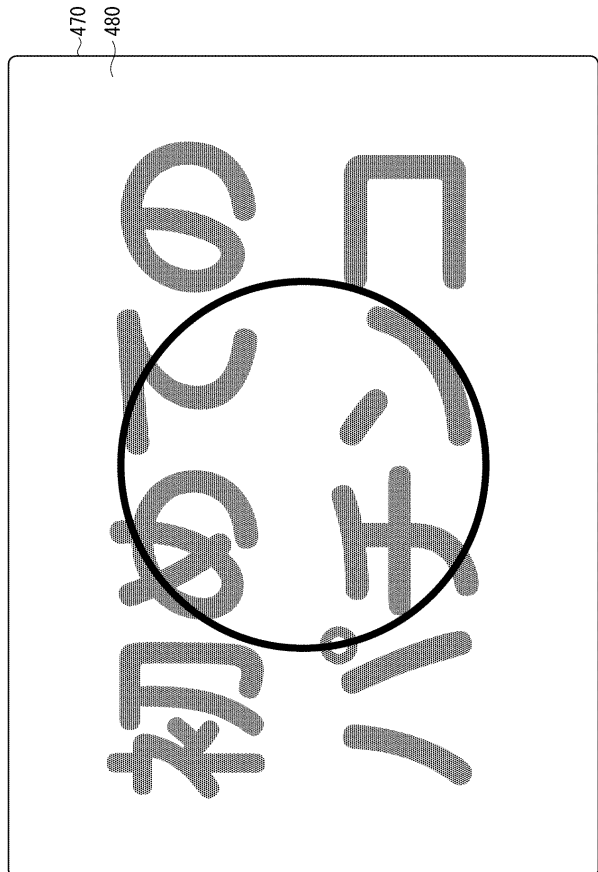
【図 6 5】



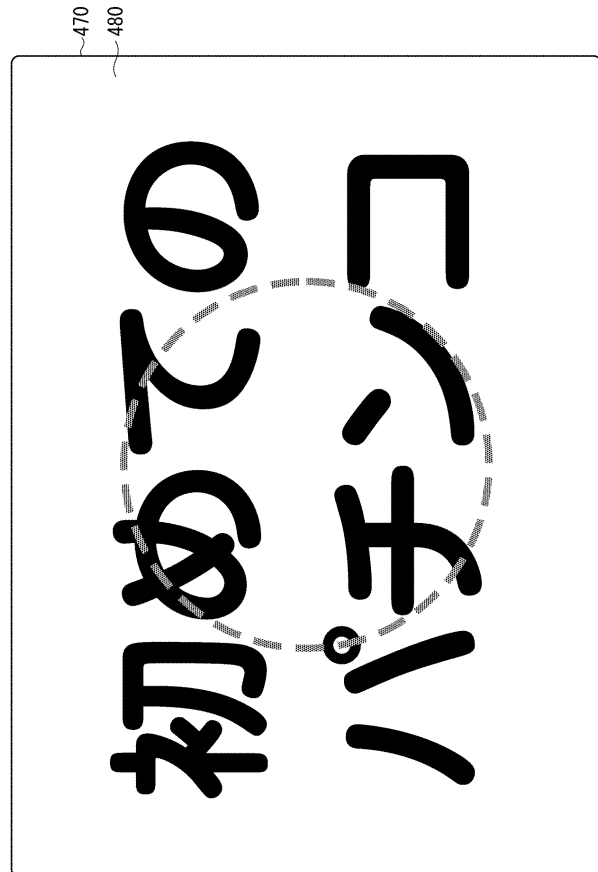
【図 6 6】



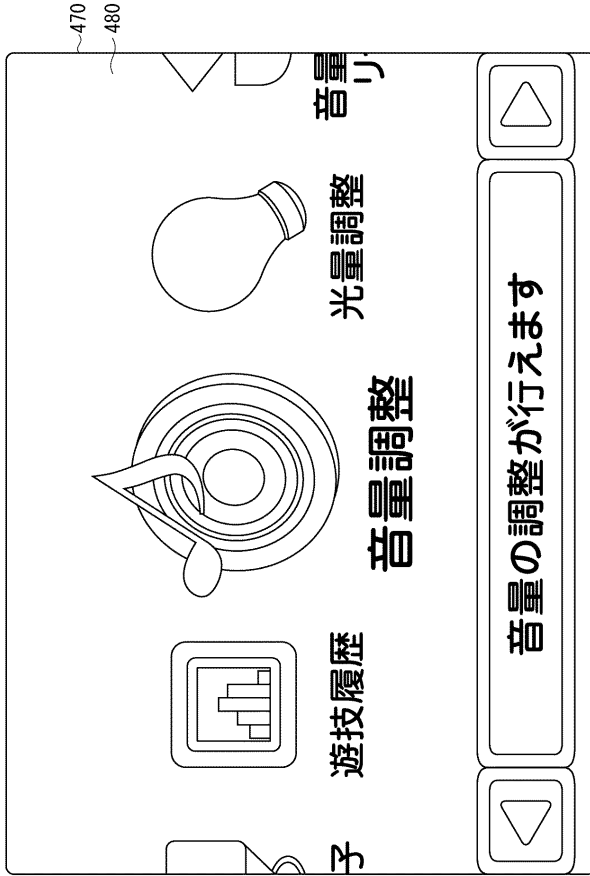
【図 6 7】



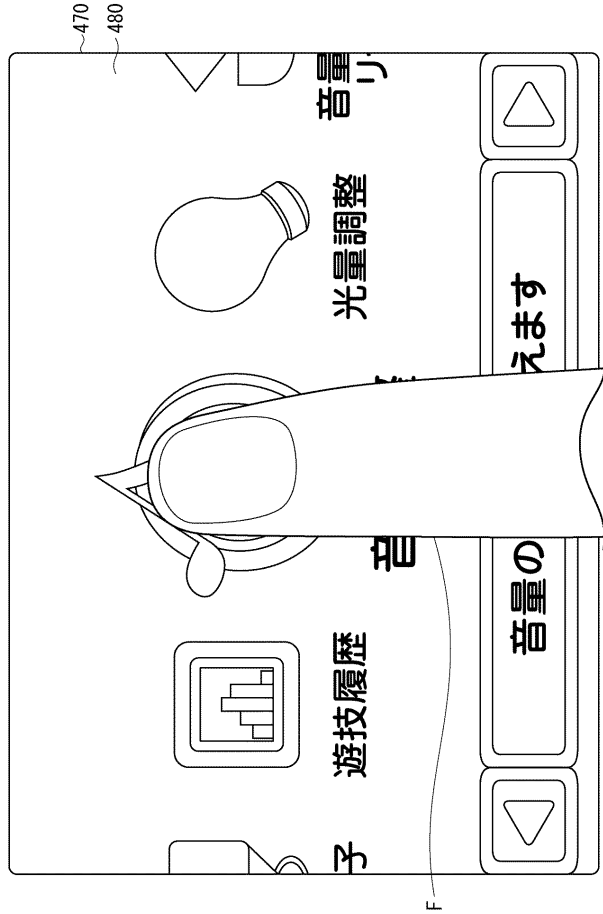
【図 6 8】



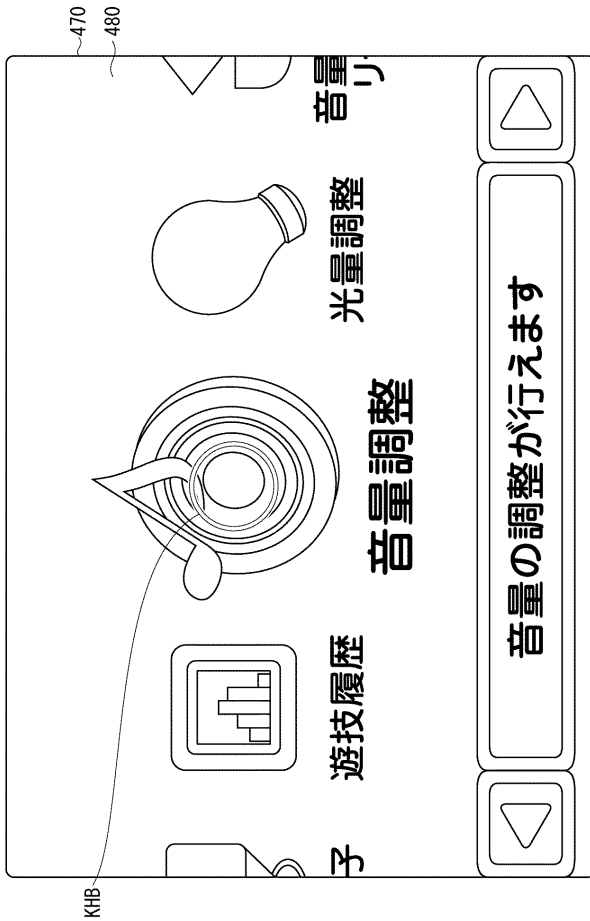
【図 69】



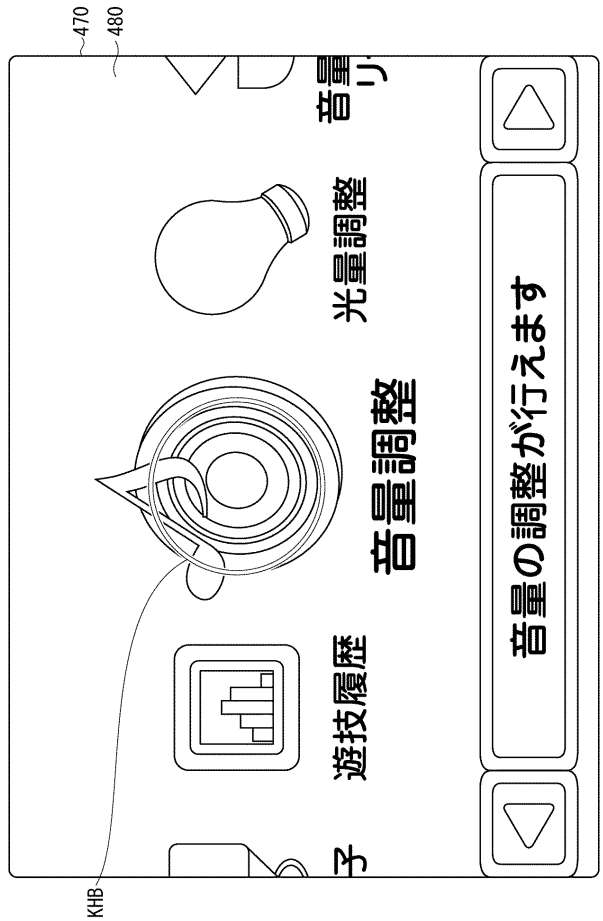
【図 70】

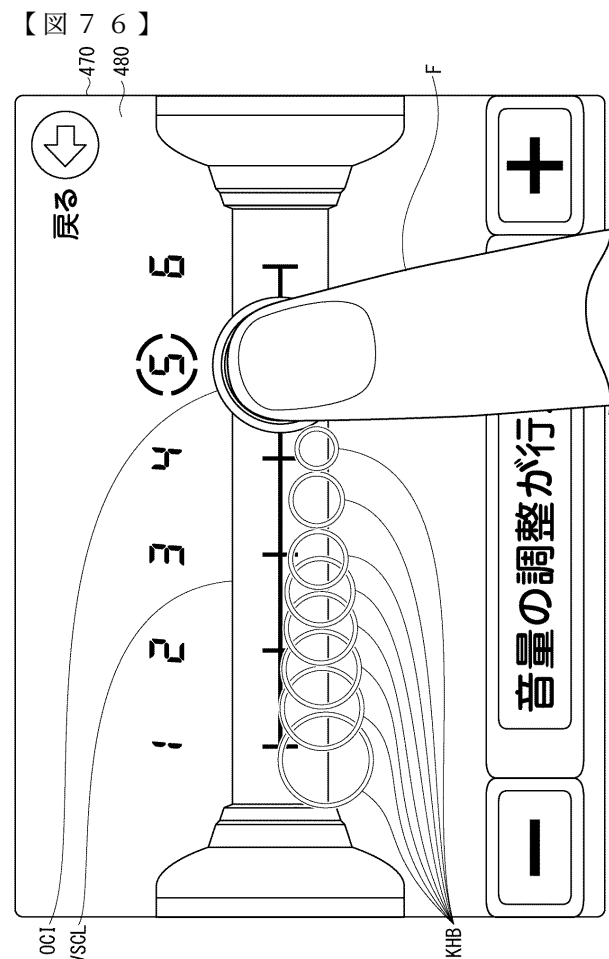
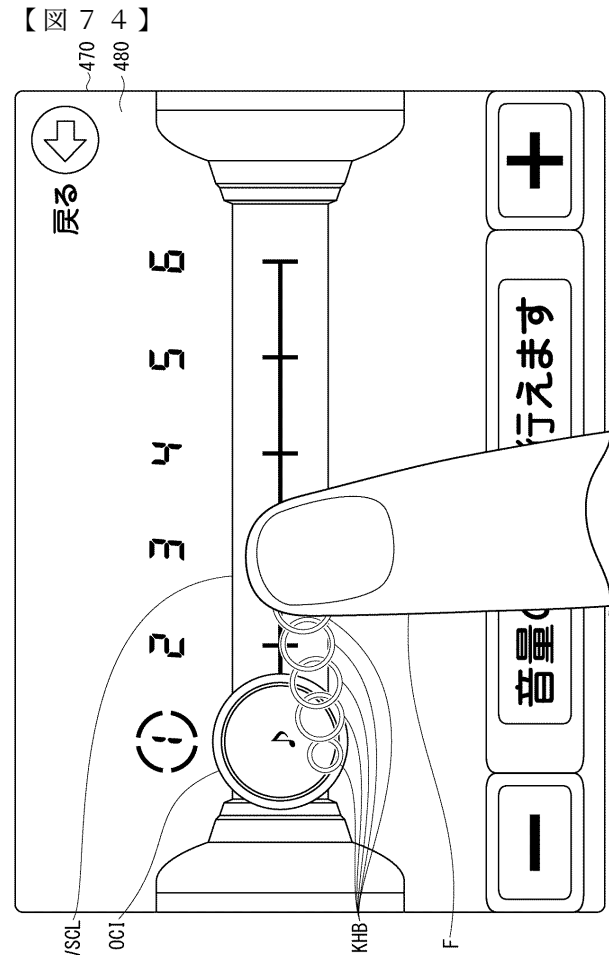
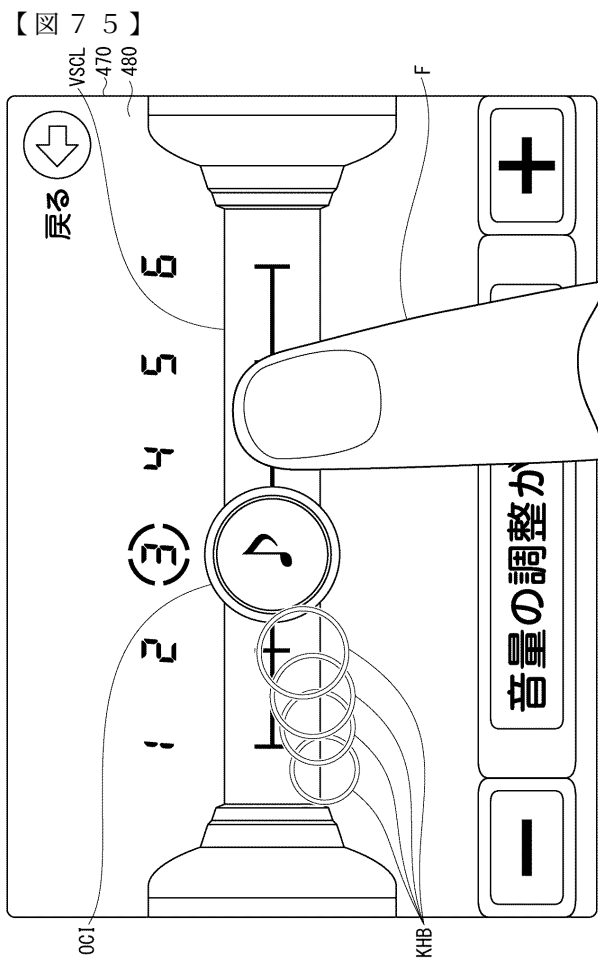
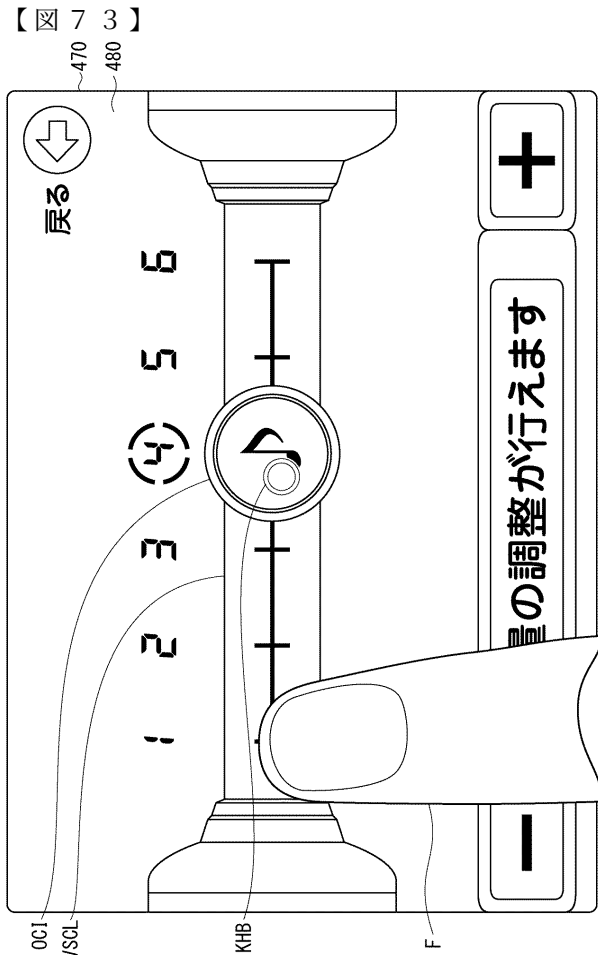


【図 71】

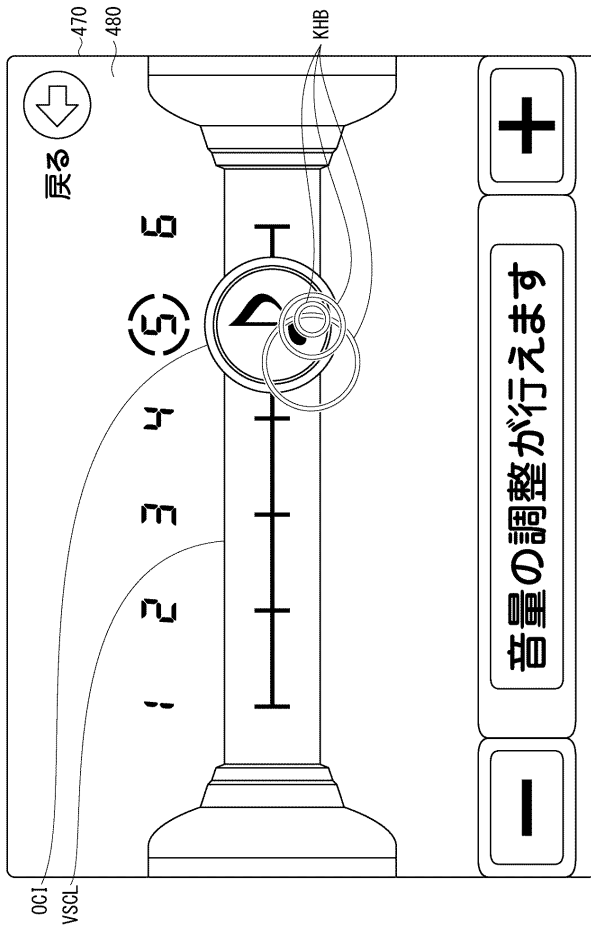


【図 72】

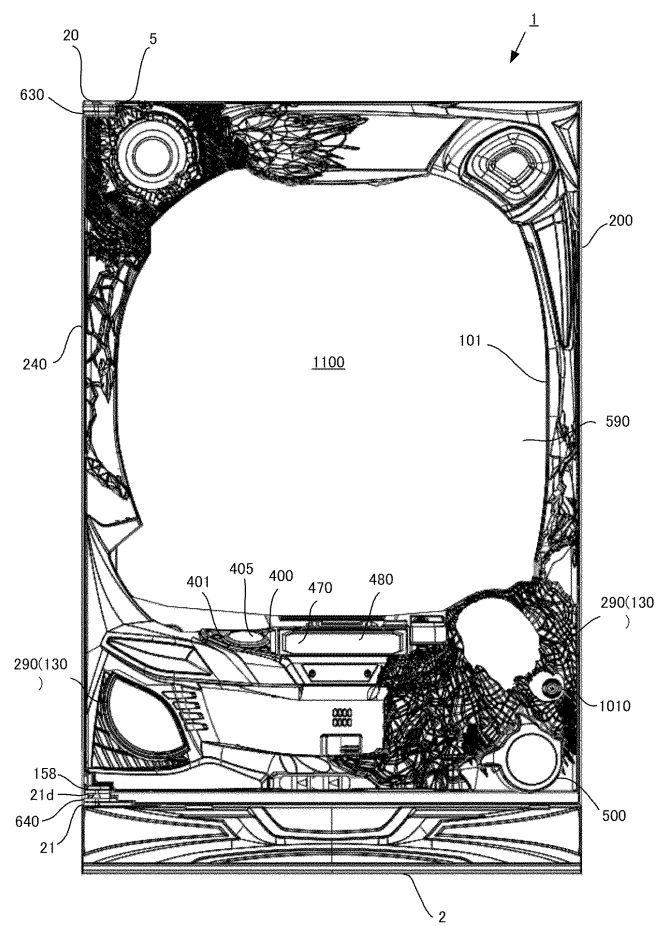




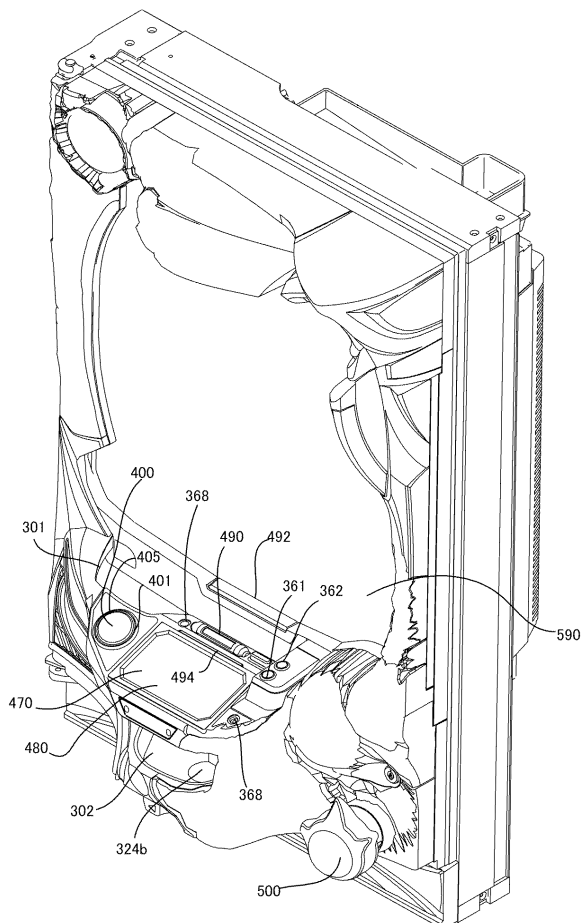
【図 77】



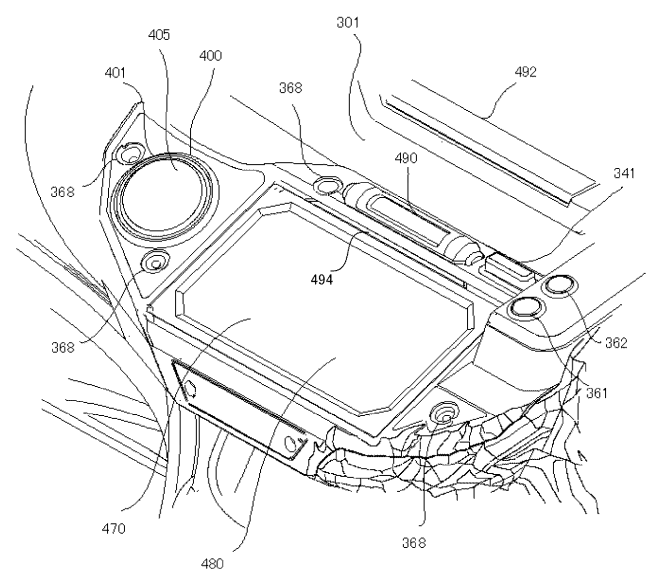
【図 78】



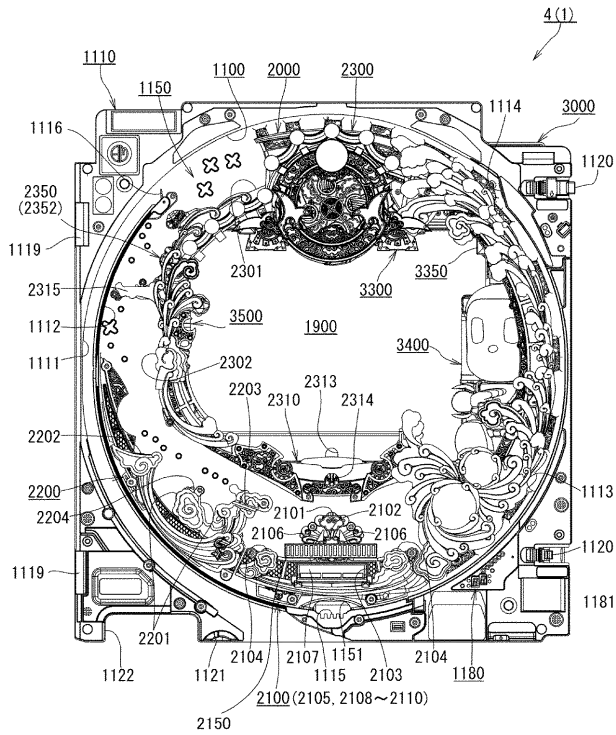
【図 79】



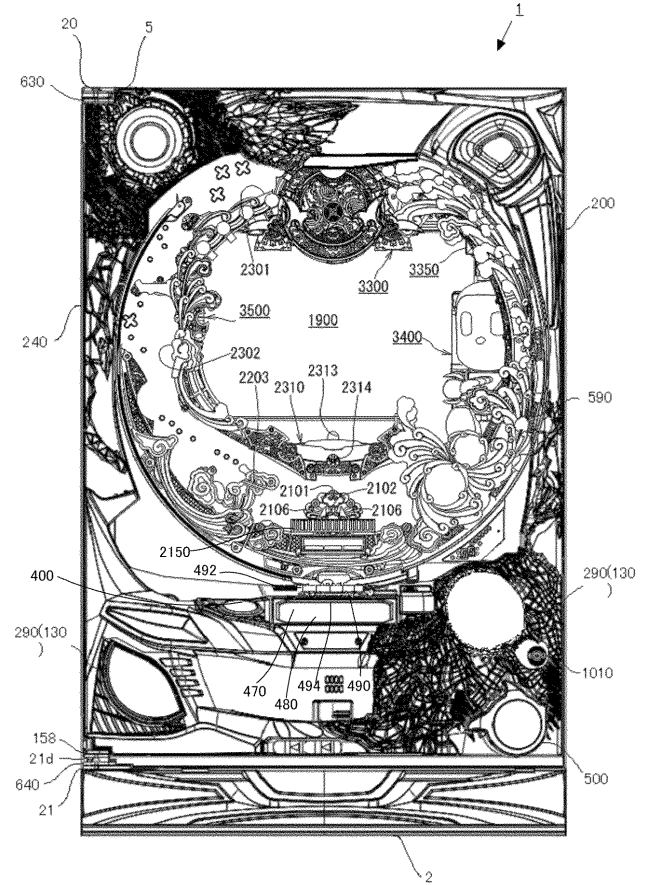
【図 80】



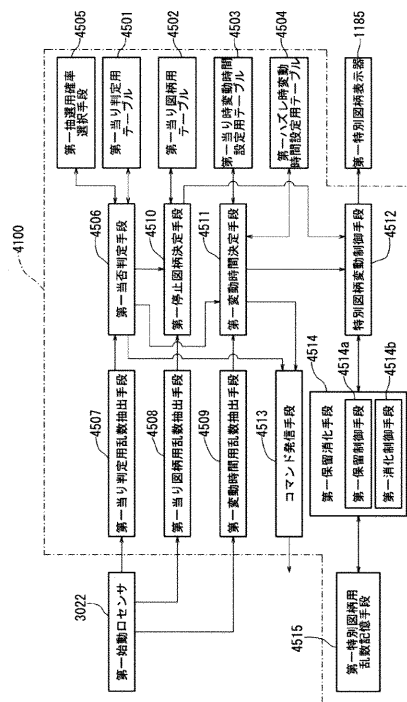
【図 8 1】



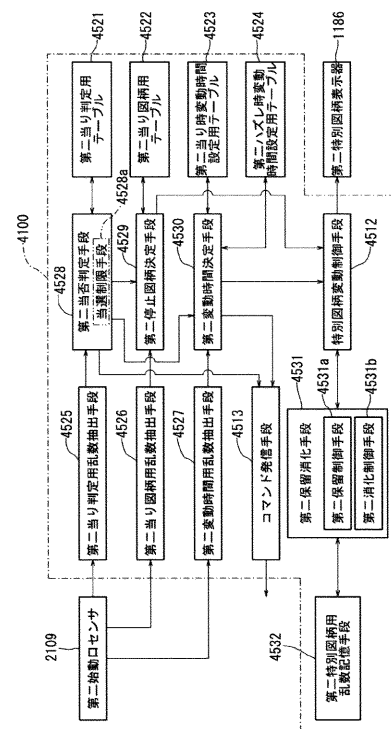
【図 8 2】



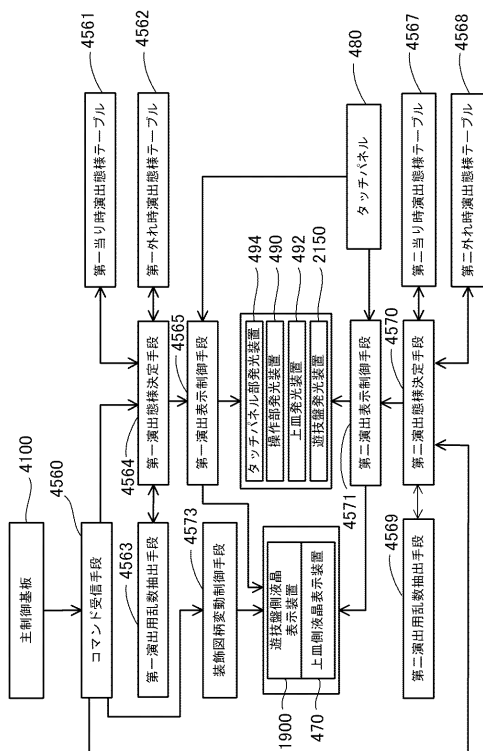
【図 8 3】



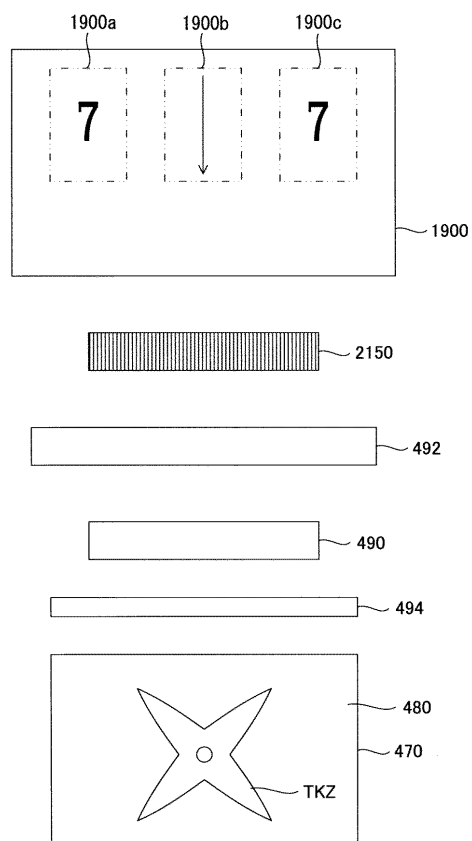
【図 8 4】



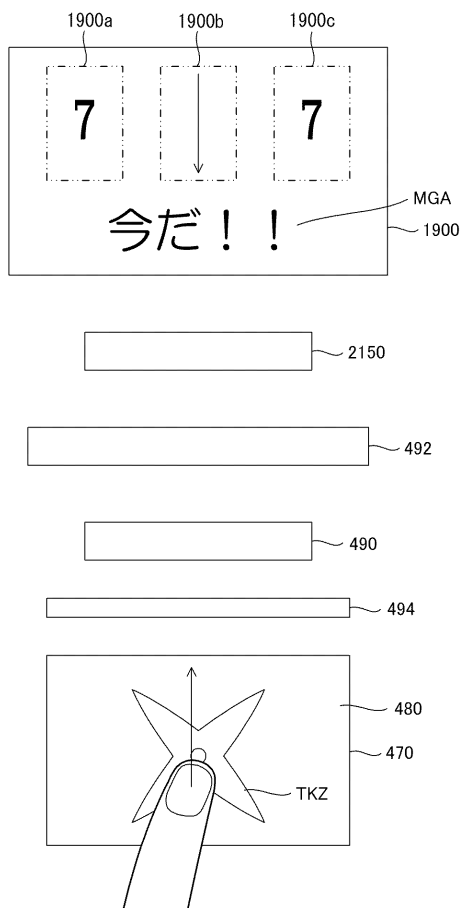
【图 8 5】



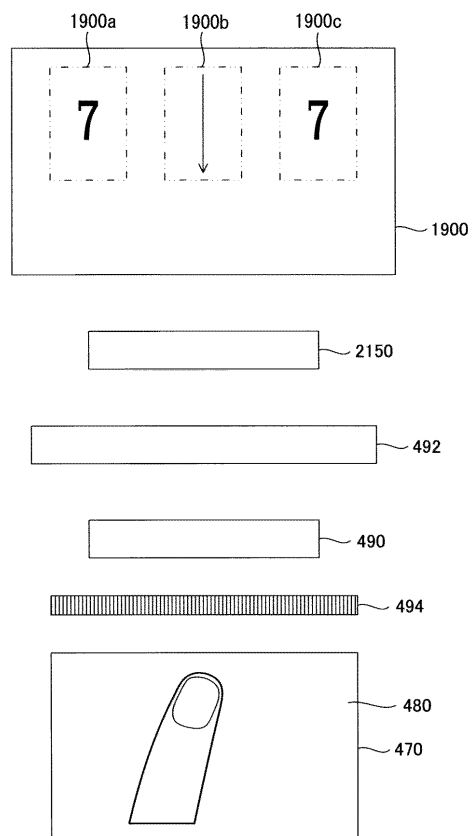
【图 8-6】



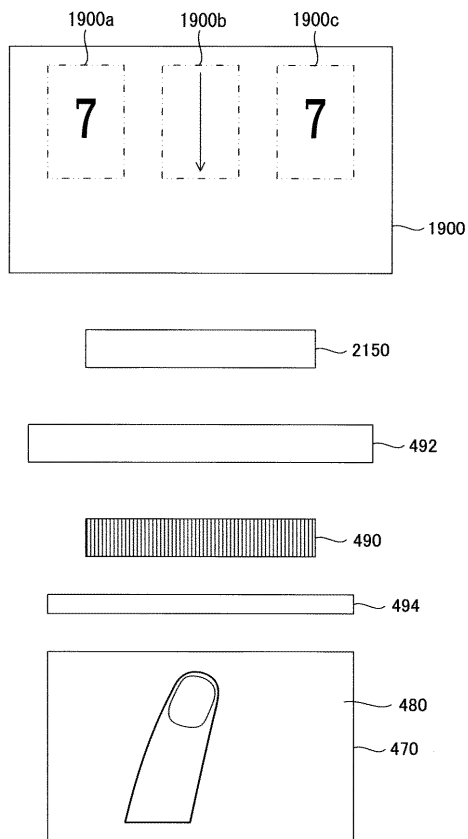
【图 8 7】



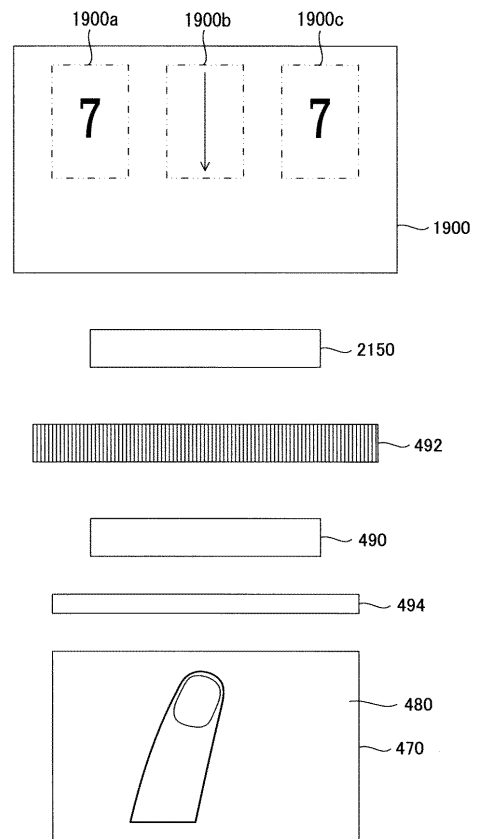
【図 8 8】



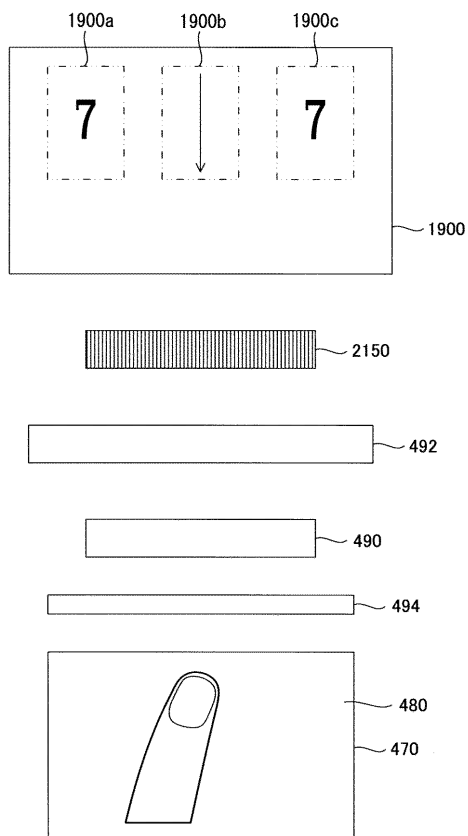
【図 89】



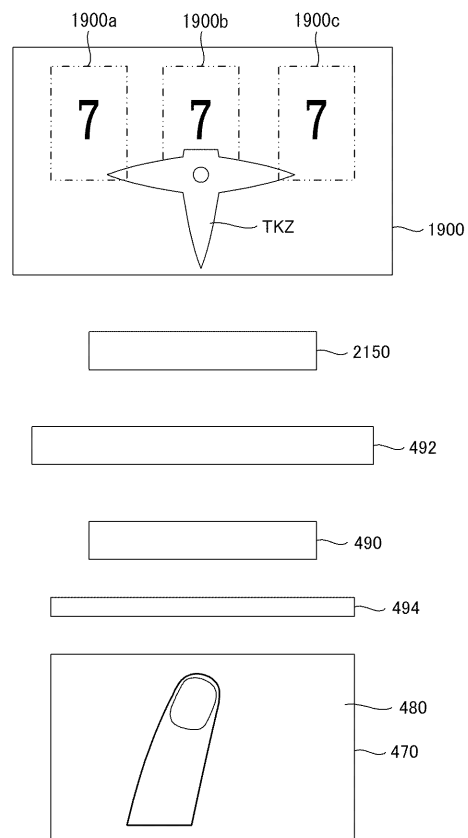
【図 90】



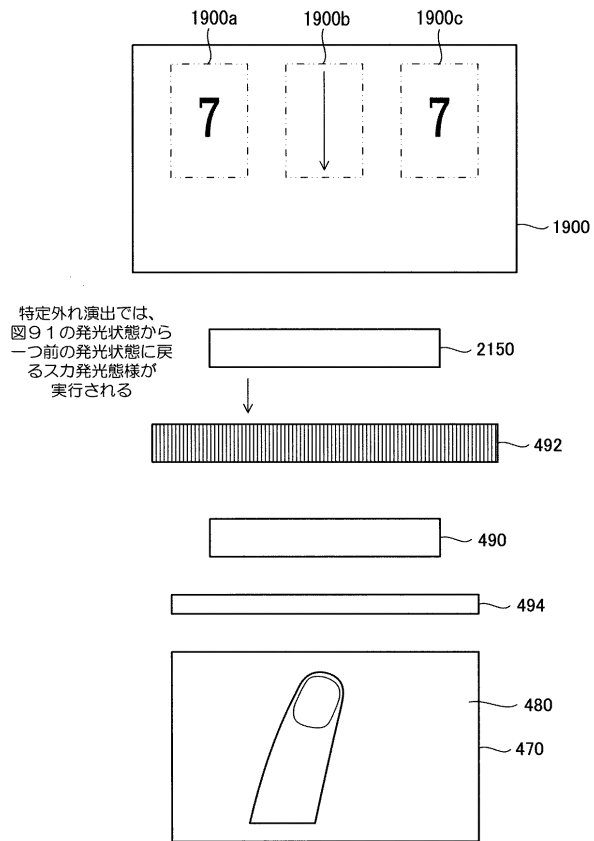
【図 91】



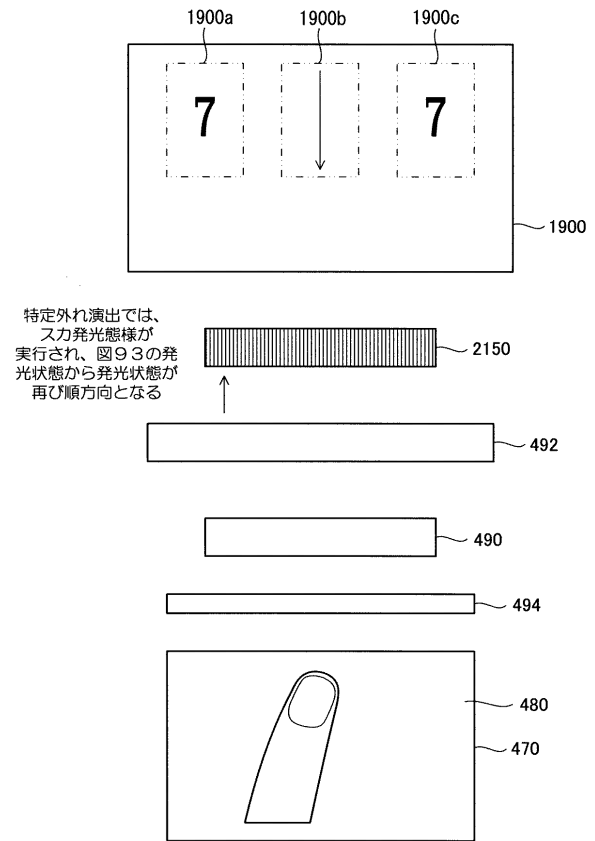
【図 92】



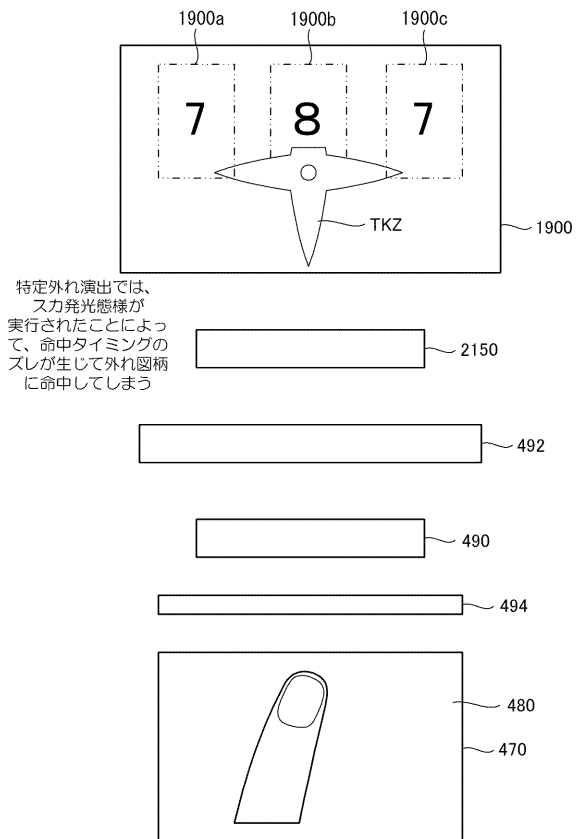
【図 9 3】



【図 9 4】

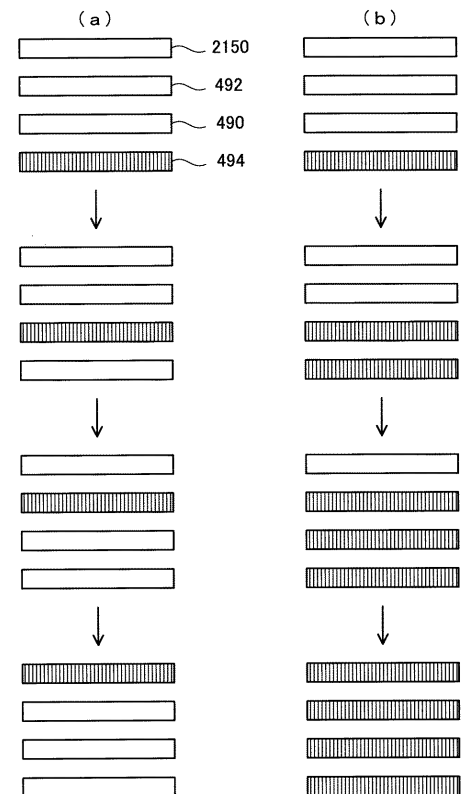


【図 9 5】



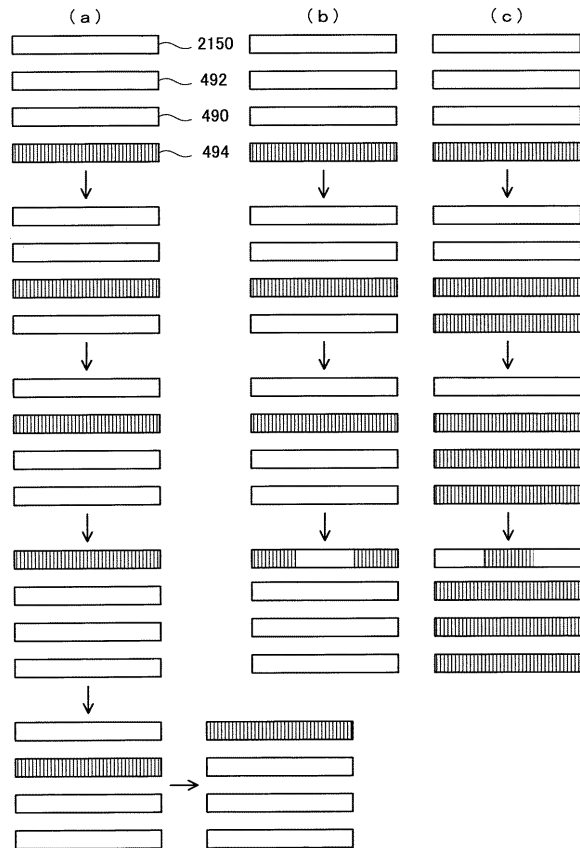
【図 9 6】

当りの場合のリンク
ランプの発光状態様
のバリエーション



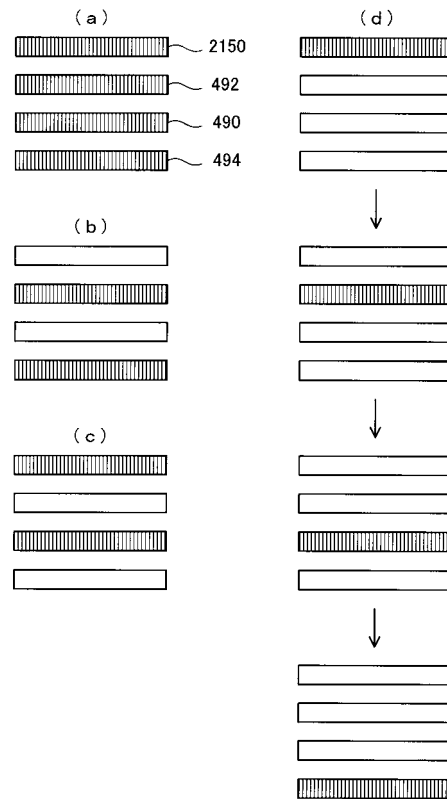
【図 97】

外れの場合のリンク
ランプの発光態様の
バリエーション



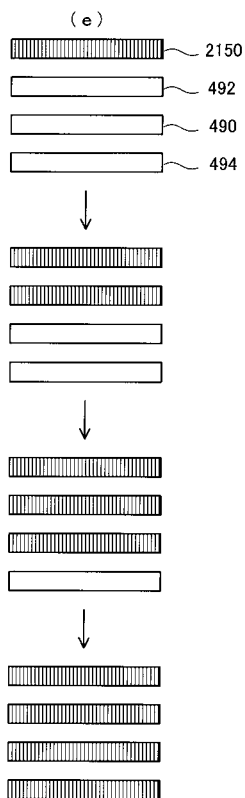
【図 98】

タッチパネル部への
示唆の例

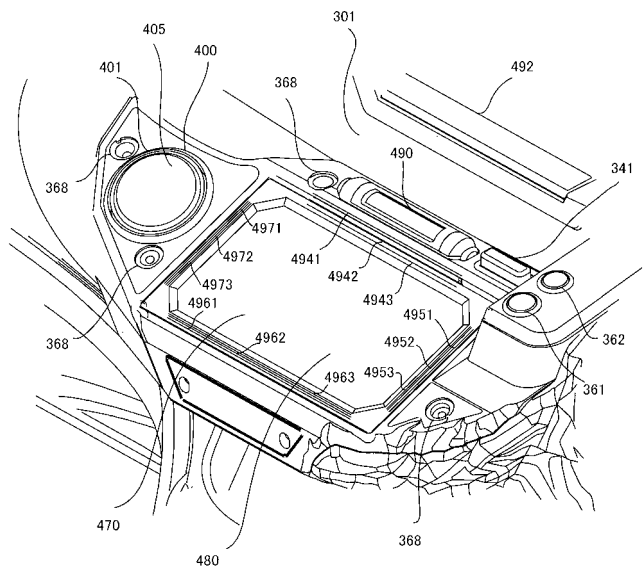


【図 99】

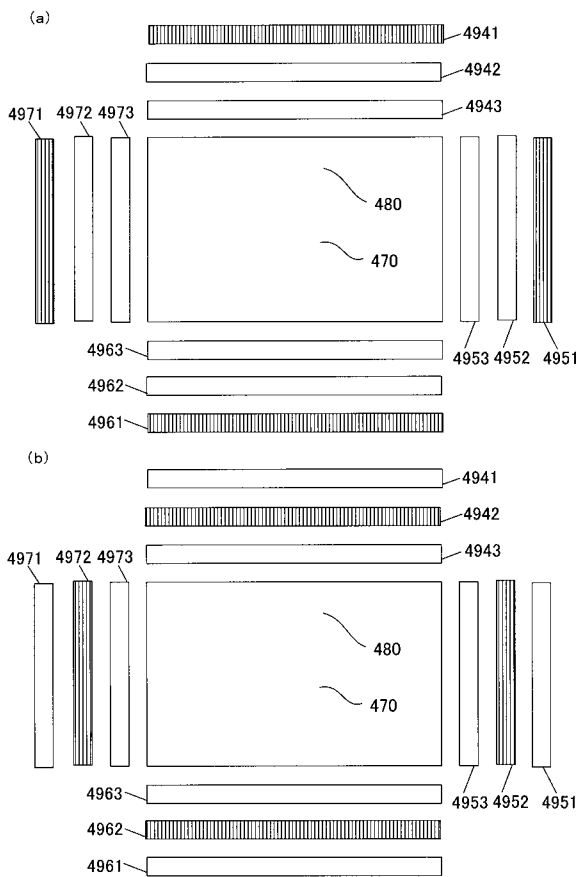
タッチパネル部への
示唆の例



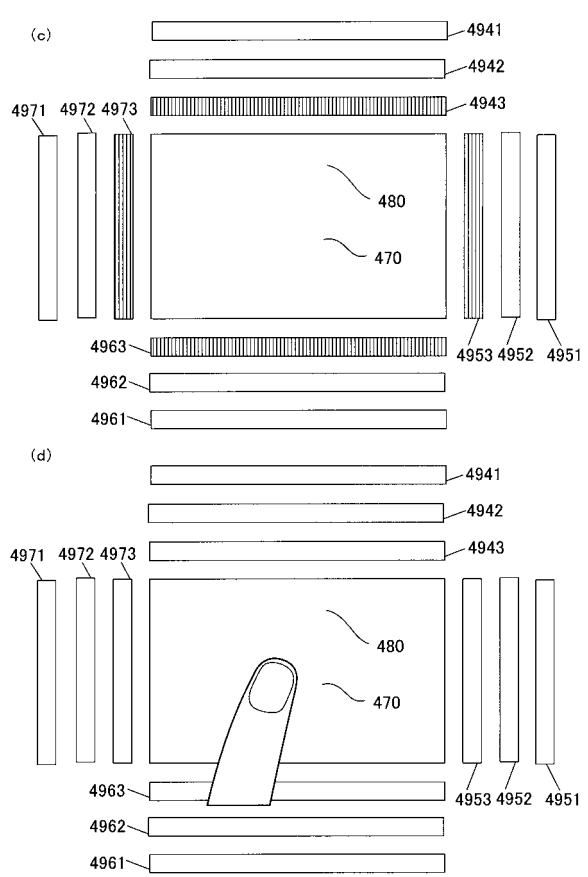
【図 100】



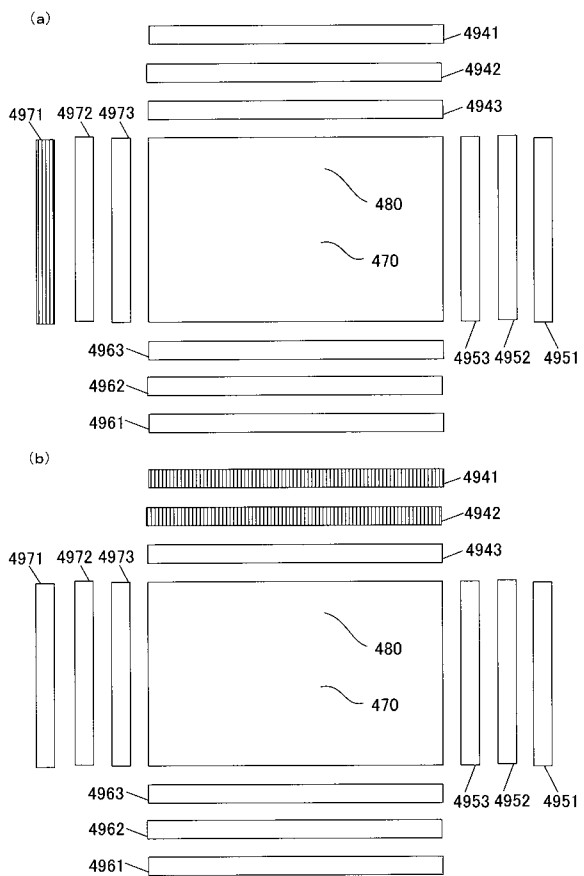
【図 101】



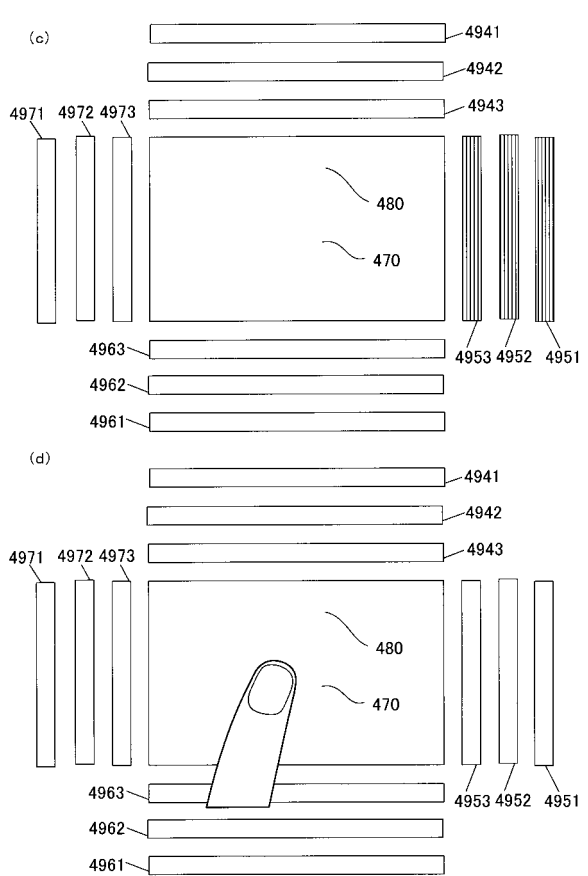
【図 102】



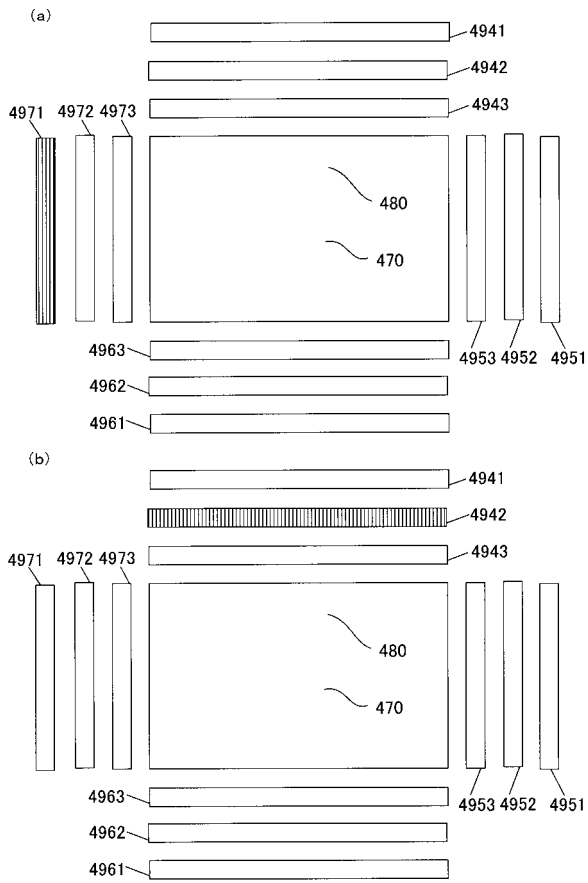
【図 103】



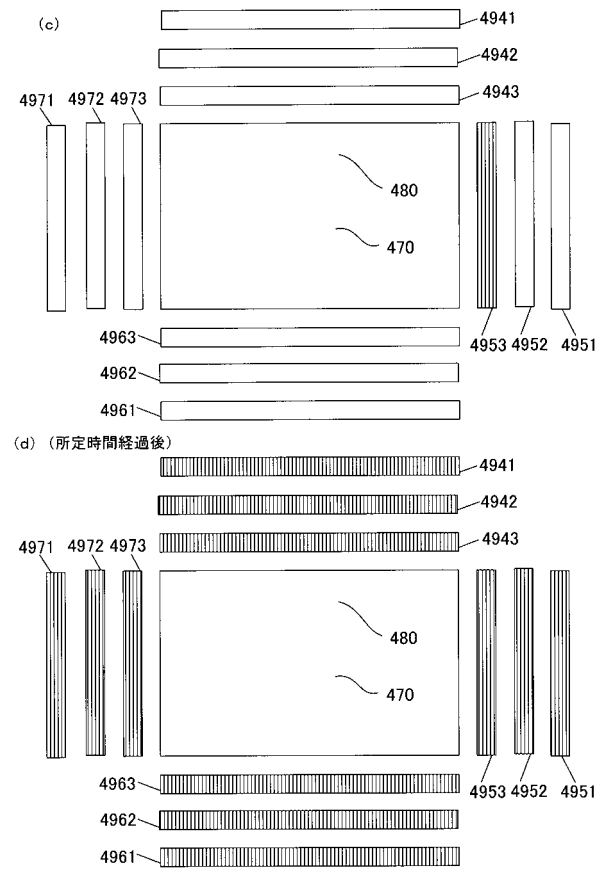
【図 104】



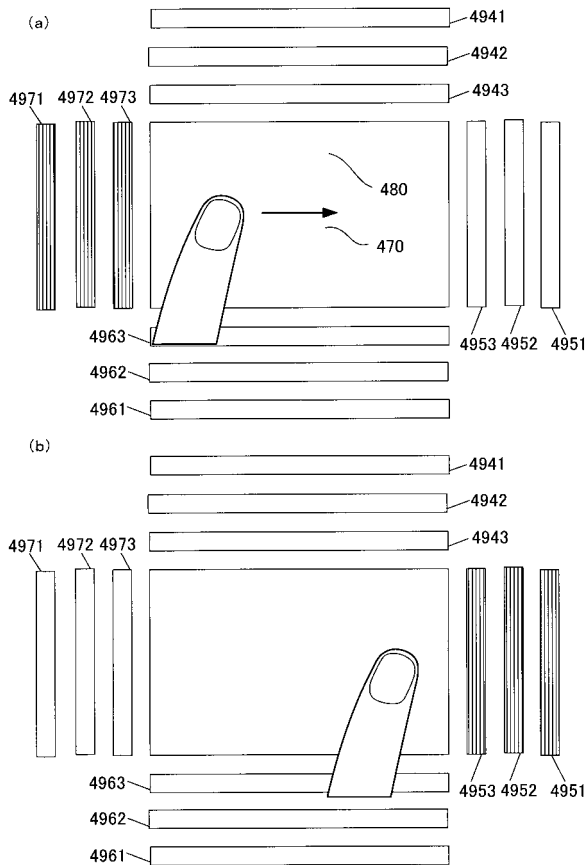
【図 105】



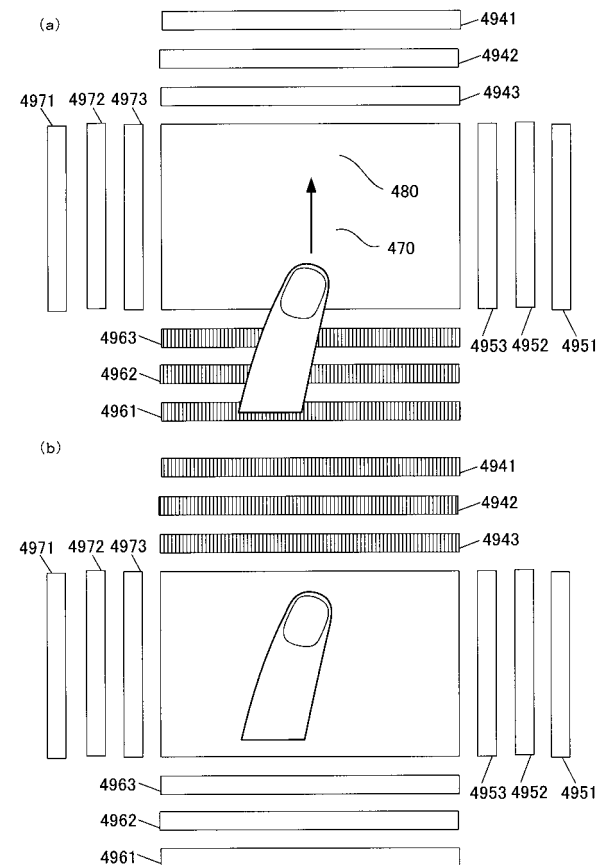
【図 106】



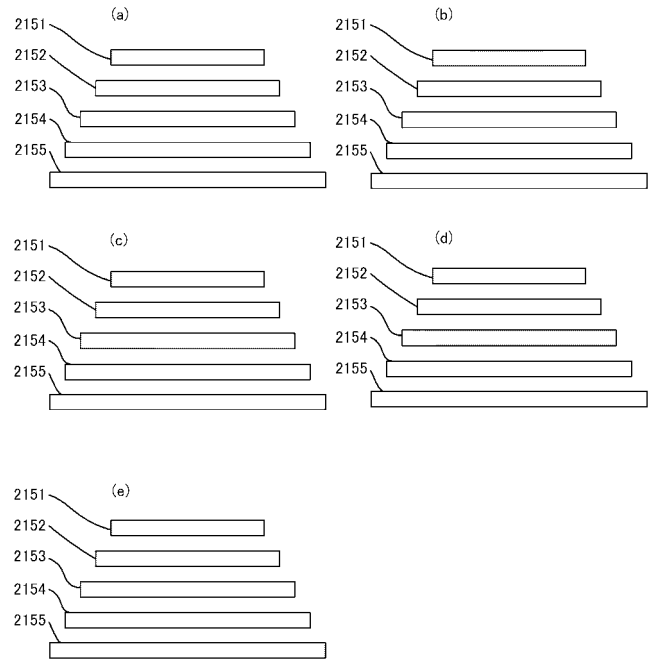
【図 107】



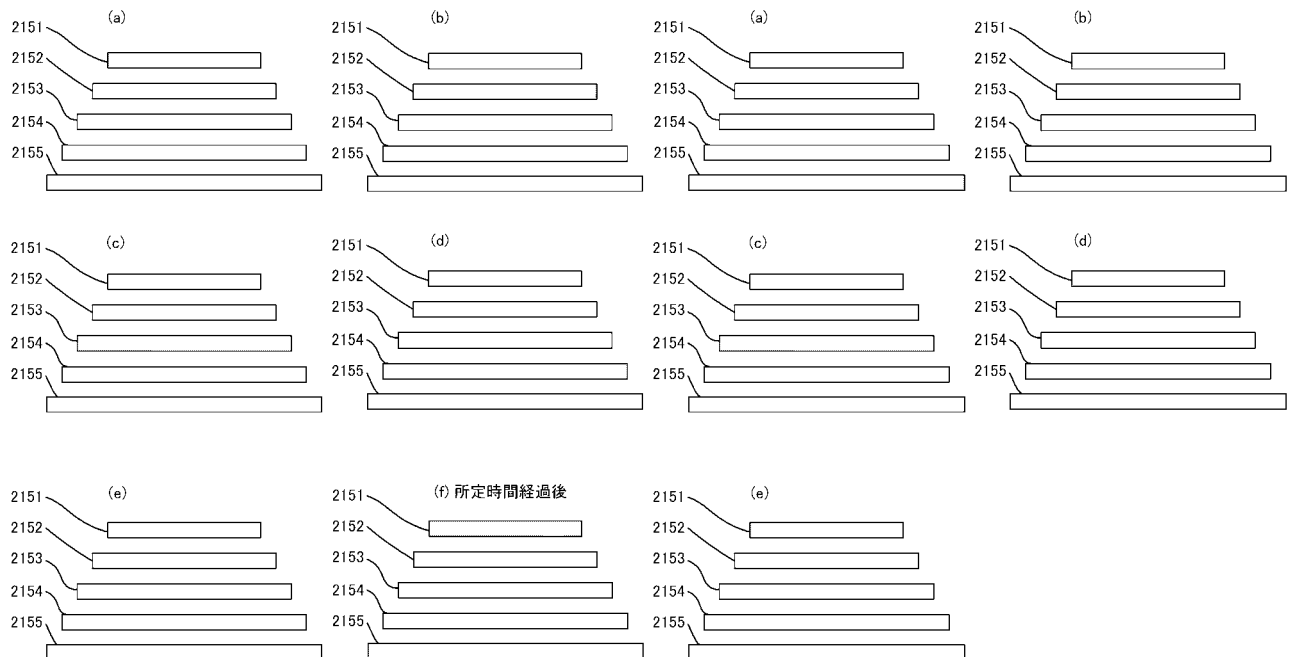
【図 108】



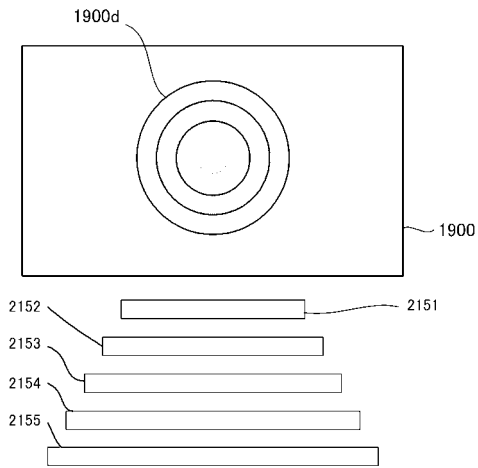
【 図 1 1 0 】



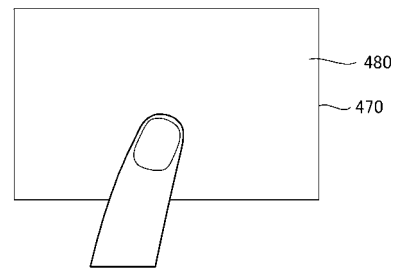
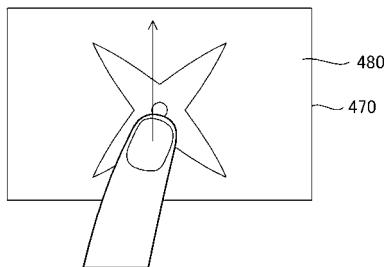
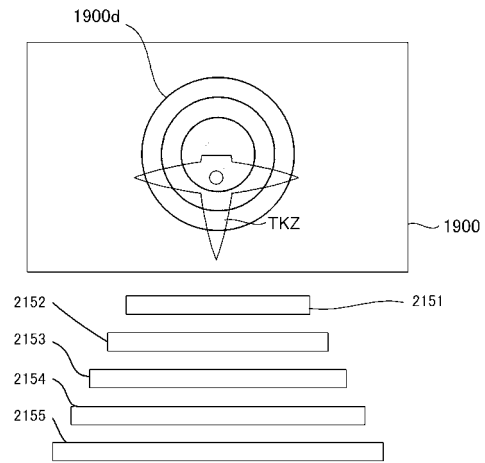
【図 1 1 2】



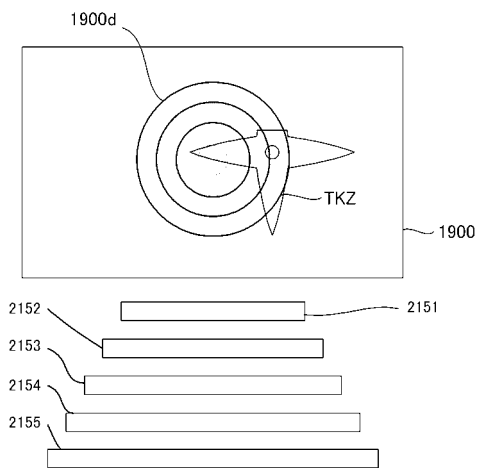
【図 1 1 3】



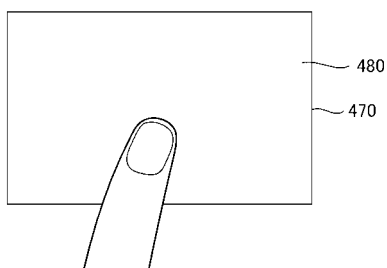
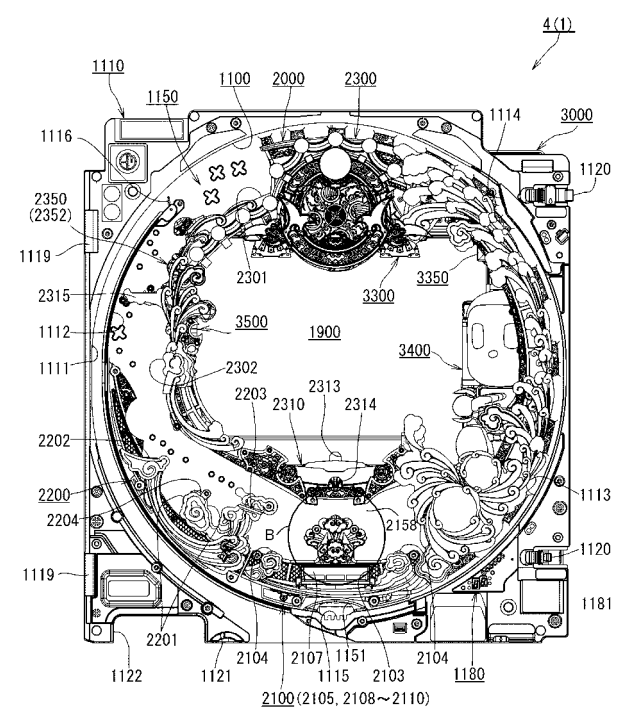
【図 1 1 4】



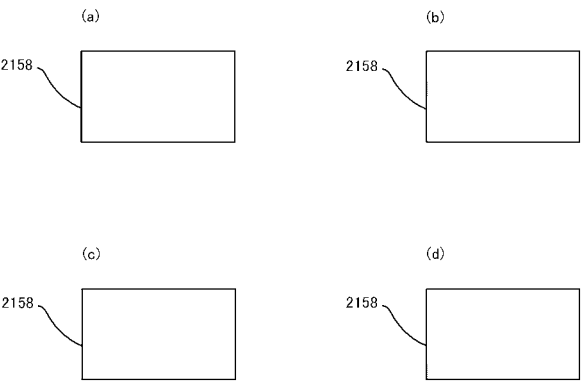
【図 1 1 5】



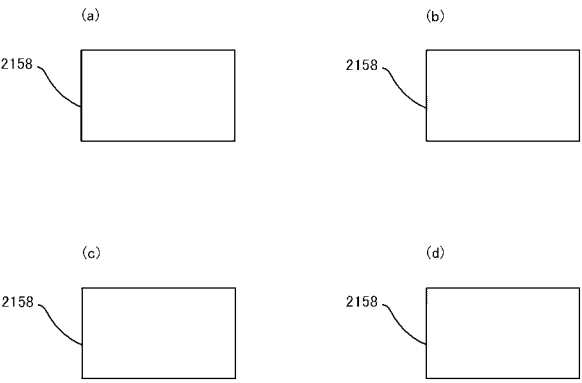
【図 1 1 6】



【図 1 1 7】



【図 1 1 8】



フロントページの続き

(72)発明者 山本 祥大

愛知県北名古屋市沖村西ノ川1番地 株式会社大一商会内

(72)発明者 江口 健一

愛知県北名古屋市沖村西ノ川1番地 株式会社大一商会内

Fターム(参考) 2C088 AA51 EB58 EB68

2C333 AA11 AA14 AA15 CA02 CA06 CA53 CA79 FA04 FA09 FA19