



[A] TIIVISTELMÄ - SAMMANDRAG

SUOMI-FINLAND

(FI)

Patentti- ja rekisterihallitus
Patent- och registerstyrelsen

(11) (21) Patenttihakemus - Patentansökan 891715

(51) Kv.1k.4 - Int.cl.4

H 03M 3/02

(22) Hakemispäivä - Ansökningsdag 11.04.89

(24) Alkupäivä - Löpdag 11.04.89

(41) Tullut julkiseksi - Blivit offentlig 19.10.89

(32) (33) (31) Etuoikeus - Prioritet

18.04.88 US 182665

(71) Hakija - Sökande

1. Thomson Consumer Electronics, Inc., 600 North Sherman Drive, Indianapolis, Ind., USA, (US)

(72) Keksijä - Uppfinnare

1. Christopher, Todd J., 1402 South Kitley Avenue, Indianapolis, Ind. 46203, USA, (US)

(74) Asiamies - Ombud: Oy Kolster Ab

(54) Keksinnön nimitys - Uppfinningens benämning

Sigma-delta modulaattori D/A-muunninta varten
Sigma-delta modulator för en D/A-omvandlare

(57) Tiivistelmä - Sammandrag

Keksinnön kohteena on digitaali-analogia muunnin, johon kuuluu signaalin sisäänmenoliitin (10) sarjamuotoisten binäärinäytteiden (12) viemiseksi sisään ensimmäisellä näytteenottotaajuudella. Jotta saataisiin aikaan yksinkertaistettu muunnin, jolla estetään suurten kerättyjen arvojen käsittely interpolointiprosessissa, on muuntimessa lisäksi näytteenottodatan sigma-delta modulaattorivälineet (16, 18) kytkettyinä signaalin sisäänmenoliittimeen sarjamuotoisten binäärinäytteiden ottamiseksi uudelleen karkeammin kvantisoitujen näytteiden tuottamiseksi kuin sarjamuotoiset binäärinäytteet ja suuremmalla taaajuudella kuin ensimmäinen näytteenottotaajuus, jolloin sigma-delta modulaattoriin kuuluu useita yhden bitin sarjamuotoisia akkuja, jotka on kytketty keskenään toimimaan liukuhihnataivalla; sekä integrointi-/keskiarvon muodostamisvälineet (20) kytkettyinä sigma-delta modulaattoriin analogisen signaalin generoimiseksi karkeasti kvantisoiduista näytteistä.

Uppfinningen avser en digital/analog-omvandlare, vilken omfattar en signalinångsterminal (10) för införing av i bit-serieform uppträdande binära sampel (12) med en första sampelhastighet. För åstadkommande av en förenklad omvandlare, med vilken behandlingen av stora, insamlade värden vid interpoleringen förhindras, omfattar omvandlare ytterligare en för sampeldata avsedd sigma-deltamodulator (16, 18), vilken kopplats till nämnda signalinångsterminal för omsampling av de i bit-serieform uppträdande, binära sampel för alstring av mera grovt kvantiserade sampel än de nämnda i bit-serieform uppträdande, binära sampel och vid större hastighet än den första sampelhastigheten, varvid nämnda sigma-deltamodulator inkluderar ett flertal en-bitserieackumulatorer, vilka sammankopplats för drift på rörlinjesätt; och integrerande/medeltalbildande medel (20), vilka kopplats till sigma-deltamodulatorn för alstring av en analog signal ur de grovt kvantiserade sampel.

