

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5235490号
(P5235490)

(45) 発行日 平成25年7月10日 (2013. 7. 10)

(24) 登録日 平成25年4月5日 (2013. 4. 5)

(51) Int. Cl.

F I

H O 4 L 12/46 (2006.01)

H O 4 L 12/46 V

H O 4 L 12/44 (2006.01)

H O 4 L 12/44 3 O O

請求項の数 12 (全 23 頁)

(21) 出願番号 特願2008-125876 (P2008-125876)
 (22) 出願日 平成20年5月13日 (2008. 5. 13)
 (65) 公開番号 特開2009-278240 (P2009-278240A)
 (43) 公開日 平成21年11月26日 (2009. 11. 26)
 審査請求日 平成23年5月13日 (2011. 5. 13)

(73) 特許権者 000001007
 キヤノン株式会社
 東京都大田区下丸子3丁目30番2号
 (74) 代理人 100126240
 弁理士 阿部 琢磨
 (74) 代理人 100124442
 弁理士 黒岩 創吾
 (72) 発明者 伊藤 広樹
 東京都大田区下丸子3丁目30番2号キヤ
 ノン株式会社内

審査官 大石 博見

最終頁に続く

(54) 【発明の名称】 通信システム及び通信装置

(57) 【特許請求の範囲】

【請求項 1】

ネットワークを構成するための中継機器と通信可能な通信装置であって、
 前記中継機器との間でパケットデータの送受信を行うパケット処理手段と、
 前記通信装置を制御する第1制御手段と、
 前記パケット処理手段を制御する第2制御手段と、
 前記第1制御手段、前記第2制御手段及び前記パケット処理手段に電力を供給する通常
 モード、又は、前記第2制御手段及び前記パケット処理手段に電力を供給する一方で前記
 第1制御手段へ供給する電力を前記通常モードより低減する省電力モードのいずれかのモ
 ードで電力を供給する電力供給手段を有し、

前記第1制御手段は、前記通常モードから前記省電力モードへ切り替えるための条件が
 成立したことに応じて、前記通信装置と前記中継機器との通信速度を低くするように前記
 第2制御手段に対して指示を行うとともに、前記通常モードから前記省電力モードへ切り
 替えるよう前記電力供給手段を制御し、

前記第2制御手段は、前記通常モードから前記省電力モードへ切り換える場合に、前記
 第1制御手段からの前記指示に基づき前記中継機器との通信速度を低い通信速度となるよ
 うに制御し、前記通信装置が前記ネットワークに参加するために必要な情報を前記中継機
 器に送信するよう前記パケット処理手段を制御することを特徴とする通信装置。

【請求項 2】

ネットワークを構成するための中継機器と通信可能な通信装置であって、

10

20

前記中継機器との間でパケットデータの送受信を行うパケット処理手段と、
前記通信装置を制御する第1制御手段と、
前記パケット処理手段を制御する第2制御手段と、

前記第1制御手段、前記第2制御手段及び前記パケット処理手段に電力を供給する通常モード、又は、前記第2制御手段及び前記パケット処理手段に電力を供給する一方で前記第1制御手段へ電力が供給されない省電力モードのいずれかのモードで電力を供給する電力供給手段を有し、

前記第1制御手段は、前記通常モードから前記省電力モードへ切り替えるための条件が成立したことに応じて、前記通信装置と前記中継機器との通信速度を低くするように前記第2制御手段に対して指示を行うとともに、前記通常モードから前記省電力モードへ切り替えるよう前記電力供給手段を制御し、

10

前記第2制御手段は、前記通常モードから前記省電力モードへ切り換える場合に、前記第1制御手段からの前記指示に基づき前記中継機器との通信速度を低い通信速度となるように制御し、前記通信装置が前記ネットワークに参加するために必要な情報を前記中継機器に送信するよう前記パケット処理手段を制御することを特徴とする通信装置。

【請求項3】

前記第2制御手段は、前記通信装置と前記中継機器との通信リンクであって前記第1制御手段からの前記指示に基づく通信速度での通信リンクを確立することにより、前記第1制御手段からの前記指示に基づき前記中継機器との通信速度をより低い通信速度となるように制御することを特徴とする1又は2に記載の通信装置。

20

【請求項4】

前記第2制御手段は、前記省電力モードを前記通常モードへ復帰させるための復帰条件が成立したことに応じて、前記電力供給手段を前記省電力モードから前記通常モードへ切り替えるよう制御することを特徴とする請求項1乃至3のいずれか1項に記載の通信装置。

【請求項5】

前記第2制御手段は、前記復帰条件が成立したことに応じて、前記中継装置との通信リンクが確立されたリンクアップ状態を前記通信リンクが確立されていないリンクダウン状態へ切り替えるよう前記パケット処理手段を制御することを特徴とする請求項4に記載の通信装置。

30

【請求項6】

前記第1制御手段は、前記復帰条件が成立した後に前記第2制御手段により前記リンクアップ状態が前記リンクダウン状態へ切り替えられたことに応じて、前記中継装置との間の通信速度を自動的に決定するオートネゴシエーション機能をオンにするように前記パケット処理手段を制御することを特徴とする請求項5に記載の通信装置。

【請求項7】

前記通信装置を前記ネットワークに参加させるために必要な情報は、前記通信装置を識別するためのMACアドレスであることを特徴とする請求項1乃至6のいずれか1項に記載の通信装置。

【請求項8】

40

前記通信装置を前記ネットワークに参加させるために必要な情報は、前記通信装置を識別するためのIPアドレスであることを特徴とする請求項1乃至6のいずれか1項に記載の通信装置。

【請求項9】

前記通信装置を前記ネットワークに参加させるために必要な情報は、前記通信装置にログイン中のユーザを識別するためのユーザ情報であることを特徴とする請求項1乃至6のいずれか1項に記載の通信装置。

【請求項10】

前記第2制御手段は、Ethernet（登録商標）の規格に対応した複数の通信速度のいずれかにてパケットデータの送受信を行うように前記パケット制御手段を制御し、

50

前記第 2 制御手段は、前記通常モードから前記省電力モードへ切り換える場合に、前記第 1 制御手段からの指示に基づき前記複数の通信速度のうち低い通信速度となるように制御することを特徴とする請求項 1 ないし 9 のいずれか 1 項に記載の通信装置。

【請求項 1 1】

ネットワークを構成するための中継機器との間でパケットデータの送受信を行うパケット処理手段と、前記通信装置を制御する第 1 制御手段と、前記パケット処理手段を制御する第 2 制御手段と、前記第 1 制御手段、前記第 2 制御手段及び前記パケット処理手段に電力を供給する通常モード、又は、前記第 2 制御手段及び前記パケット処理手段に電力を供給する一方で前記第 1 制御手段へ供給する電力を前記通常モードより低減する省電力モードのいずれかのモードで電力を供給する電力供給手段とを有する通信装置の制御方法であって、

10

前記第 1 制御手段が、前記通常モードから前記省電力モードへ切り替えるための条件が成立したことに応じて、前記通信装置と前記中継機器との通信速度を低くするように前記第 2 制御手段に対して指示を行うとともに、前記通常モードから前記省電力モードへ切り替えるよう前記電力供給手段を制御する第 1 制御ステップと、

前記第 2 制御手段が、前記通常モードから前記省電力モードへ切り換える場合に、前記第 1 制御手段からの前記指示に基づき前記中継機器との通信速度を低い通信速度となるように制御し、前記通信装置が前記ネットワークに参加するために必要な情報を前記中継機器に送信するよう前記パケット処理手段を制御する第 2 制御ステップとを有することを特徴とする制御方法。

20

【請求項 1 2】

ネットワークを構成するための中継機器との間でパケットデータの送受信を行うパケット処理手段と、前記通信装置を制御する第 1 制御手段と、前記パケット処理手段を制御する第 2 制御手段と、前記第 1 制御手段、前記第 2 制御手段及び前記パケット処理手段に電力を供給する通常モード、又は、前記第 2 制御手段及び前記パケット処理手段に電力を供給する一方で前記第 1 制御手段へ供給する電力を前記通常モードより低減する省電力モードのいずれかのモードで電力を供給する電力供給手段とを有する通信装置の制御方法を、コンピュータに実行させるためのプログラムであって、

前記第 1 制御手段が、前記通常モードから前記省電力モードへ切り替えるための条件が成立したことに応じて、前記通信装置と前記中継機器との通信速度を低くするように前記第 2 制御手段に対して指示を行うとともに、前記通常モードから前記省電力モードへ切り替えるよう前記電力供給手段を制御する第 1 制御ステップと、

30

前記第 2 制御手段が、前記通常モードから前記省電力モードへ切り換える場合に、前記第 1 制御手段からの前記指示に基づき前記中継機器との通信速度を低い通信速度となるように制御し、前記通信装置が前記ネットワークに参加するために必要な情報を前記中継機器に送信するよう前記パケット処理手段を制御する第 2 制御ステップとをコンピュータに実行させることを特徴とするプログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、通信システム及び通信装置に関する。

40

【背景技術】

【0002】

従来から、通信装置が LAN 等のネットワークを介して他の通信装置と通信を行うために、ネットワークインターフェースカード (Network Interface Card (以下、NIC)) を用いることが知られている。

【0003】

ネットワークの代表的な規格として、イーサネット (登録商標) が知られている。そして、イーサネット (登録商標) 規格に準拠した NIC として、10Mbps、100Mbps、1000Mbps 等の複数の通信速度のいずれかを選択して通信可能なものが知られ

50

ている。

【 0 0 0 4 】

また、通信装置には省電力化が求められており、通信装置が省電力モードで動作する際にNICの通信速度を低くすることで省電力化を図る技術が知られている（例えば、特許文献1参照）。

【 0 0 0 5 】

そして、省電力化を更に図るために、特許文献1のように通信速度を低くするだけでなく、通信装置が省電力モードで動作する際に通信装置の一部への電力供給を遮断する技術が知られている（特許文献2参照）。

【特許文献1】特開2001-154763号公報

10

【特許文献2】特開2007-276341号公報

【発明の開示】

【発明が解決しようとする課題】

【 0 0 0 6 】

ところで、近年のネットワーク関連技術として、仮想ネットワーク技術（VLAN（Virtual Local Area Network）技術）が知られている。VLAN技術とは、スイッチHUBなどのネットワーク機器によって物理的に接続されたネットワーク上の複数のコンピュータ端末を仮想的に複数のグループ（仮想ネットワーク）に分割し、各グループを各々異なるLANに属するものとして管理する技術をいう。そして、VLAN技術には、ダイナミックVLAN技術がある。ダイナミックVLAN技術において、スイッチHUBは、スイッチHUBに接続された複数のコンピュータ端末の各々から取得した情報（例えば、MACアドレス）に基づいて、複数のコンピュータ端末を仮想的に複数のグループに分割して管理する。

20

【 0 0 0 7 】

ここで、ダイナミックVLAN技術に対応するスイッチHUBに接続される通信装置において、スイッチHUBとの通信リンクを切断（リンクダウン）した場合を考える。この場合、通信装置は、スイッチHUBとの間で通信リンクを再接続（リンクアップ）するために、MACアドレス等の情報をスイッチHUBに再送信する必要がある。なぜなら、ダイナミックVLAN技術に対応するスイッチHUBは、通信リンクが切断されたことにより通信リンクが切断されたコンピュータ端末がVLANに属しない（参加しない）ものとなったと判断するからである。通信装置は、スイッチHUBにより構成されるVLANに参加するには、通信装置からMACアドレス等の情報をスイッチHUBに送信する必要がある。

30

【 0 0 0 8 】

この点、特許文献1も特許文献2も、ダイナミックVLAN技術についての記載がなく、特許文献1及び特許文献2に開示された技術では、通信装置の省電力化と、ダイナミックVLANへの対応を両立させることができない。

【 0 0 0 9 】

本願発明は、上記の問題点を鑑みてなされたものであり、通信装置の省電力化を図りつつ通信装置を仮想ネットワークに参加させるために必要な情報のスイッチハブへの送信を確実にを行うことを目的とする。

40

【課題を解決するための手段】

【 0 0 1 0 】

上記目的を達成するために、本発明の通信システムは、仮想ネットワークを構成可能なスイッチハブと、前記スイッチハブを介してネットワークに接続される通信装置とを有する通信システムであって、前記スイッチハブは、前記通信装置との間でパケットデータの送受信を行う第1パケット処理手段と、前記仮想ネットワークに参加可能な端末を識別するための識別情報を記憶する記憶手段と、前記第1パケット処理手段が前記通信装置から受信した情報が、前記記憶手段に記憶された前記識別情報と一致する場合に、該一致した識別情報に対応する仮想ネットワークに前記通信装置を参加させるよう管理する管理手段

50

とを有し、前記通信装置は、前記スイッチハブとの間でパケットデータの送受信を行う第2パケット処理手段と、前記通信装置を制御する第1制御手段と、前記第2パケット処理手段を制御する第2制御手段と、前記第1制御手段、前記第2制御手段及び前記第2パケット処理手段に電力を供給する通常モード、又は、前記第2制御手段及び前記第2パケット処理手段に電力を供給する一方で前記第1制御手段へ供給する電力を前記通常モードより低減する省電力モードのいずれかのモードで電力を供給する電力供給手段と、前記通常モードから前記省電力モードへ切り替えるための切替条件が成立したか否かを判定する第1判定手段とを有し、前記第1制御手段は、前記切替条件が成立したと前記判定手段が判定したことに応じて、前記スイッチハブとの通信リンクが確立されたリンクアップ状態から前記通信リンクが確立されていないリンクダウン状態へ切り替えるよう前記第2パケット処理手段を制御するとともに、前記電力供給手段を前記通常モードから前記省電力モードへ切り替えるよう制御し、前記第2制御手段は、前記通常モードから前記省電力モードに切り替えられたことに応じて、前記リンクダウン状態を前記リンクアップ状態へ切り替えるよう前記第2パケット処理手段を制御するとともに、前記スイッチハブが前記通信装置を前記仮想ネットワークに参加させるために必要な情報を前記スイッチハブに送信させるよう前記第2パケット処理手段を制御し、前記第2パケット処理手段は、前記電力供給手段が前記省電力モードで動作する際の前記通信装置と前記スイッチハブとの通信速度を、前記電力供給手段が前記通常モードで動作する際の前記通信装置と前記スイッチハブとの通信速度より低くすることを特徴とする。

【0011】

また、本発明の通信装置は、ネットワークを構成するための中継機器を介してネットワークと通信可能な通信装置であって、前記中継機器との間でパケットデータの送受信を行うパケット処理手段と、前記通信装置を制御する第1制御手段と、前記パケット処理手段を制御する第2制御手段と、前記第1制御手段、前記第2制御手段及び前記パケット処理手段に電力を供給する通常モード、又は、前記第2制御手段及び前記パケット処理手段に電力を供給する一方で前記第1制御手段へ供給する電力を前記通常モードより低減する省電力モードのいずれかのモードで電力を供給する電力供給手段と、を有し、前記第1制御手段は、前記通常モードから前記省電力モードへ切り替えるための条件が成立したことに応じて、前記通信装置と前記中継機器との通信速度を低くするように前記第2制御手段に対して指示を行うとともに、前記通常モードから前記省電力モードへ切り替えるよう前記電力供給手段を制御し、前記第2制御手段は、前記通常モードから前記省電力モードへ切り換える場合に、前記第1制御手段からの前記指示に基づき前記中継機器との通信速度を低い通信速度となるように制御し、前記通信装置が前記ネットワークに参加するために必要な情報を前記中継機器に送信するよう前記パケット処理手段を制御することを特徴とする。

また本発明のその他の通信装置は、ネットワークを構成するための中継機器と通信可能な通信装置であって、前記中継機器との間でパケットデータの送受信を行うパケット処理手段と、前記通信装置を制御する第1制御手段と、前記パケット処理手段を制御する第2制御手段と、前記第1制御手段、前記第2制御手段及び前記パケット処理手段に電力を供給する通常モード、又は、前記第2制御手段及び前記パケット処理手段に電力を供給する一方で前記第1制御手段へ電力が供給されない省電力モードのいずれかのモードで電力を供給する電力供給手段を有し、前記第1制御手段は、前記通常モードから前記省電力モードへ切り替えるための条件が成立したことに応じて、前記通信装置と前記中継機器との通信速度を低くするように前記第2制御手段に対して指示を行うとともに、前記通常モードから前記省電力モードへ切り替えるよう前記電力供給手段を制御し、前記第2制御手段は、前記通常モードから前記省電力モードへ切り換える場合に、前記第1制御手段からの前記指示に基づき前記中継機器との通信速度を低い通信速度となるように制御し、前記通信装置が前記ネットワークに参加するために必要な情報を前記中継機器に送信するよう前記パケット処理手段を制御することを特徴とする。

【発明の効果】

【 0 0 1 2 】

本発明によれば、通信装置の省電力化を図りつつ通信装置を仮想ネットワークに参加させるために必要な情報のスイッチハブへの送信を確実に行うことができる。

【発明を実施するための最良の形態】

【 0 0 1 3 】

以下に、図面を参照して、この発明の好適な実施の形態を例示的に詳しく説明する。ただし、以下の実施の形態に記載されている構成要素はあくまで例示であり、この発明の範囲をそれらのみに限定する趣旨のものではない。

【 0 0 1 4 】

< 第 1 実施形態 >

図 1 は、本発明の第 1 実施形態に係る通信装置を備える通信システムの構成を示すブロック図である。

【 0 0 1 5 】

図 1 において、通信システム 1 0 0 0 は、画像の出力機能を有する画像形成装置 1 0 0 3 と、コンピュータ端末としてのパーソナルコンピュータ (P C) 1 0 0 1 及び 1 0 0 2 を備える。また、これらはスイッチ H U B 1 0 0 4 を介して L A N (ローカルエリアネットワーク) 1 0 0 5 に接続されている。

【 0 0 1 6 】

そして、画像形成装置 1 0 0 3 は、画像形成装置 1 0 0 3 のユーザが各種の操作を行うための操作部 1 0 1 0 と、操作部 1 0 1 0 からの指示に従って画像情報を読み取るスキャナ部 1 0 0 8 と、画像データを用紙に印刷するプリンタ部 1 0 0 7 とを有する。更に、画像形成装置 1 0 0 3 は、操作部 1 0 1 0 及び P C 1 0 0 2 からの指示に基づいてスキャナ部 1 0 0 8 及びプリンタ部 1 0 0 7 を制御するコントローラユニット 1 0 0 6 とを備える。

【 0 0 1 7 】

また、P C 1 0 0 1 及び 1 0 0 2 は、L A N 1 0 0 5 を介して 1 ページ或いは複数ページの画像データを含む印刷ジョブを、画像形成装置 1 0 0 3 に送信することができる。また、P C 1 0 0 1 及び 1 0 0 2 は、印刷ジョブ以外にも各種のコマンドを画像形成装置 1 0 0 3 に送信することができる。また、P C 1 0 0 1 及び 1 0 0 2 は、画像形成装置 1 0 0 3 だけではなく、L A N 1 0 0 5 に接続される他の画像形成装置へ印刷ジョブを送信することも可能である。

【 0 0 1 8 】

図 2 は、図 1 の画像形成装置 1 0 0 3 の構成を示すブロック図である。

【 0 0 1 9 】

図 2 において、スキャナ部 1 0 0 8 は、原稿を載置する原稿台ガラス 1 0 1 と、原稿台ガラス 1 0 1 の所定位置に順次原稿を送る原稿自動送り装置 1 4 2 と、原稿台ガラス 1 0 1 の上に載置された原稿を主走査方向に露光走査する。そして、スキャナ部 1 0 0 8 は、原稿照明ランプ 1 0 2、走査ミラー 1 0 3、原稿台ガラス 1 0 1 の下方に設置された走査ユニット 1 4 7、走査ミラー 1 0 3 の反射光を C C D ユニット 1 0 6 に向けて反射する走査ミラー 1 0 4、1 0 5 を備える。また、走査ユニット 1 4 7 の 1 / 2 の速度で副走査方向に走査する走査ユニット 1 4 8 と、走査ミラー 1 0 5 の反射光を受光して結像する結像レンズ 1 0 7 を備える。そして、結像された像を、例えば 8 ビットのデジタル画像信号に変換する C C D から構成された撮像素子 1 0 8、及び撮像素子 1 0 8 を駆動する C C D ドライバ 1 0 9 とを有する C C D ユニット 1 0 6 とを備える。

【 0 0 2 0 】

コントローラユニット 1 0 0 6 は、操作部 1 0 1 0 からの指示が入力され、撮像素子 1 0 8 から出力された画像信号に基づいて画像データを生成することや、装置全体の制御を行う。詳細には、図 3 を用いて後述する。

【 0 0 2 1 】

プリンタ部 1 0 0 7 は、感光ドラム 1 1 0 と、コントローラユニット 1 0 0 6 で生成さ

10

20

30

40

50

れた画像データに基づいて感光ドラム 110 を露光して静電潜像を形成する。例えば半導体レーザー等で構成された露光部 117 と、黒色の現像剤であるトナーを収容すると共に、感光ドラム 110 上の静電潜像をトナーで現像する現像器 118 を備える。また、感光ドラム 110 上の現像されたトナー像に転写前に高電圧をかける転写前帯電器 119 を備える。

【0022】

プリンタ部 1007 は、また、手差し給紙ユニット 120 と、用紙を格納する給紙ユニット 122, 124, 142, 144 とを備える。また、手差し給紙ユニット 120 上の用紙や給送ユニット 122, 124, 142, 144 内に格納された用紙を夫々給送する給送ローラ 121, 123, 125, 143, 145 を備える。また、プリンタ部 1007 は、給送ローラ 121, 123, 125, 143, 145 から給送された用紙を感光ドラム 110 に給紙するレジストローラ 126 とを備える。給送ローラ 121, 123, 125, 143, 145 は、手差しトレイ 120 上の用紙や給送ユニット 122, 124, 142, 144 内に格納された用紙をレジストローラ 126 の位置で一旦停止させる。そして、感光ドラム 110 上の現像されたトナー像との書き出しタイミングをとるように給送する。

10

【0023】

プリンタ部 1007 は、さらに、感光ドラム 110 上の現像されたトナー像を給送される用紙に転写する転写帯電器 127 と、感光ドラム 110 からトナー像が転写された用紙を感光ドラム 110 から分離する分離帯電器 128 を有する。また、プリンタ部 1007 は、分離した用紙を後述する定着器 130 に搬送する搬送ベルト 129 と、転写されずに感光ドラム 110に残ったトナーを回収するクリーナー 11 とを備える。また、感光ドラムを徐電する前露光ランプ 112 と、感光ドラム 110 を一様に帯電する 1 次帯電体 113 を備える。

20

【0024】

プリンタ部 1007 は、トナー像の転写がなされた用紙にトナー像を定着させる定着器 130 と、トナー像が定着された用紙をフラッパ 131 を介して受容するソーター 132 とを備える。また、トナー像の定着された用紙をフラッパ 131 及び給送ローラ 133 ~ 136 を介して受容する中間トレイ 137 を備える。また、中間トレイ 137 内の用紙を再度感光ドラム 110 に給送する再給紙ローラ 138 とを備える。フラッパ 131 は、トナー像の定着がなされた用紙の給送先をソーター 132 と中間トレイ 137 の間で切替えるように構成され、ローラ 133 ~ 136 は、トナー像の定着がなされた用紙を非反転（多重）又は反転（両面）するように構成されている。

30

【0025】

図 3 は、図 2 におけるコントローラユニット 1006 の構成を示すブロック図である。

【0026】

図 3 において、コントローラユニット 1006 は、スキャナ部 1008、プリンタ部 1007、LAN 1005、及び公衆回線に接続され、画像データやデバイス情報の入出力を行うためのコントローラである。

【0027】

コントローラユニット 1006 は、LAN 1005 を介して LAN 上のコンピュータ端末から受信した印刷ジョブに含まれる PDL コードをビットマップイメージに展開するラストイメージプロセッサ (RIP) 2010 を有する。また、コントローラユニット 1006 は、スキャナ部 1008 から入力された画像データに対し補正、加工、編集を行うスキャナ画像処理部 2011 を有する。また、コントローラユニット 1006 は、プリンタ部 1007 で出力（印刷）される画像データに対して補正、解像度変換等を行うプリンタ画像処理部 2012 と、画像データの回転を行う画像回転部 2013 とを有する。

40

【0028】

また、コントローラユニット 1006 は、多値画像データは JPEG、2 値画像データは JBIG、MMR、又は MH の圧縮伸張処理を行う画像圧縮部 2014 とを有する。ま

50

た、コントローラユニット１００６は、スキャナ部１００８及びプリンタ部１００７とコントローラユニット１００６を接続して画像データの同期系／非同期系の変換を行うデバイスＩ／Ｆ２０１５を有する。更に、これらを互いに接続して画像データを高速で転送する画像バス２０１８とを備えている。

【００２９】

コントローラユニット１００６は、また、画像形成装置１００３を制御する制御部（第１制御手段）としてのＣＰＵ２００１を有する。また、コントローラユニット１００６は、ＣＰＵ２００１が動作するためのシステムワークメモリであり、画像データを一時記憶するための画像メモリでもあるＲＡＭ２００６とを有する。また、コントローラユニット１００６は、操作部１０１０とのインタフェース部で、操作部１０１０に表示する画像データを操作部１０１０に対して出力する。また、操作部１０１０から本システム使用者が入力した情報をＣＰＵ２００１に伝える役割をする操作部Ｉ／Ｆ２００７を有する。また、コントローラユニット１００６は、スイッチＨＵＢ１００４を介してＬＡＮ１００５に接続され、ＰＣ１００２やＬＡＮ１００５上のコンピュータ端末（例えば、ＰＣ１００１）との通信（送受信）を行うネットワーク部２００８を有する。また、公衆回線に接続され、外部のファクシミリ装置とのデータの通信（送受信）を行うモデム部２００９を有する。ネットワーク部２００８は、ＬＡＮ１００５上のコンピュータ端末からデータを受信するとともに、受信したデータを処理するものである。また、コントローラユニット１００６は、ＣＰＵ２００１が実行するブートプログラムが格納されているＲＯＭ２００２と、システムソフトウェア、画像データ、ソフトウェアカウンタ値などを格納するハードディスクドライブ（ＨＤＤ）２００３を備える。また、スキャナ部１００８及びプリンタ部１００７のＣＰＵと夫々通信を行うスキャナ・プリンタ通信Ｉ／Ｆ２００５と、これらを互いに接続するシステムバス２０１７とを備える。

【００３０】

コントローラユニット１００６は、システムバス２０１７及び画像バス２０１８を接続しデータ構造を変換するバスブリッジであるイメージバスＩ／Ｆ２００４とを備える。さらに、電源供給部１００９から電力供給ライン２０１９を介して受容したＤＣ電源を電力供給ライン２０２０、２０２１を介してコントローラユニット１００６の所定の回路要素に供給する電源ＯＮ／ＯＦＦ部２０１６を備える。電源ＯＮ／ＯＦＦ部２０１６は、ネットワーク部２００８から制御信号線２０２３を介して受信した制御信号及びＣＰＵ２００１から制御信号線２０２２を介して受信した制御信号に基づいて制御される。電源ＯＮ／ＯＦＦ部２０１６は、電力供給ライン２０２０、２０２１を選択的にＯＮ／ＯＦＦする。電力供給ライン２０２０は、ＣＰＵ２００１、ＲＯＭ２００２、ＨＤＤ２００３、イメージバスＩ／Ｆ２００４、スキャナ・プリンタ通信Ｉ／Ｆ２００５に接続される。また、電力供給ライン２０２１は、デバイスＩ／Ｆ２０１５、画像回転部２０１３、画像圧縮部２０１４、ＲＩＰ２０１０、スキャナ画像処理部２０１１及びプリンタ画像処理部２０１２に接続される。電力供給ライン２０２１は、ＲＡＭ２００６、操作部Ｉ／Ｆ２００７、ネットワーク部２００８及びモデム部２００９に接続されている。

【００３１】

図１における画像形成装置１００３は、ＬＡＮ１００５に接続されたコンピュータ端末から送信された印刷ジョブに基づいて以下のように印刷処理を実行する。ＣＰＵ２００１は、ＬＡＮ１００５に接続されたコンピュータ端末からネットワーク部２００８を介して受信した画像データである印刷データをＲＡＭ２００６に記憶させる。そして、この画像データを、イメージバスＩ／Ｆ２００４を介してＲＩＰ２０１０に供給し、ＲＩＰ２０１０は、この画像データ（ＰＤＬコード）をビットマップデータに展開し、画像圧縮部２０１４は、圧縮処理を行ってＨＤＤ２００３に蓄積する。次いで、ＨＤＤ２００３に蓄積された画像データ（圧縮されたビットマップデータ）は、イメージバスＩ／Ｆ２００４を介して画像圧縮部２０１４に供給される。画像圧縮部２０１４は、供給された画像データ（圧縮されたビットマップデータ）を伸張し、プリンタ画像処理部２０１２は、プリンタの補正及び解像度変換等を行い、画像回転部２０１３は、必要な場合に画像データに回転処

10

20

30

40

50

理を施す。続いて、各種処理を施された画像データは、印刷データとしてデバイスI/F 2015を介してプリンタ部1007に送出され、プリンタ部1007によって用紙に印刷処理がなされる。

【0032】

画像形成装置1003は、省電力モードの1つであるディープスリープモードで動作可能である。通常モードでは、電源供給部1009は、電力供給ライン2019を介して電源ON/OFF部2016に電力供給し、CPU2001は、電力供給ライン2020及び電力供給ライン2021が各々ONとなるように電源ON/OFF部2016を制御する。このとき、CPU2001とネットワーク部2008の双方に電源供給部1009から電力が供給される。

10

【0033】

ディープスリープモードでは、電源供給部1009は、電力供給ライン2019を介して電源ON/OFF部2016に電力供給する。そして、CPU2001は、電力供給ライン2020がOFF及び電力供給ライン2021がONとなるように電源ON/OFF部2016を制御する。このとき、コントローラユニット1006のCPU2001を含む主要回路要素に対する電力供給は遮断されるので、画像形成装置1003の消費電力は大幅に低減できる。さらに、ネットワーク部2008がLAN1005上のコンピュータ端末から印刷ジョブ等のデータを受信したとき、ネットワーク部2008は、通常モードへ復帰すべく、電源ON/OFF部2016を制御することができる。なお、ディープスリープモードでは、CPU2001に対する電力供給は遮断されるものとしたが、他の態

20

【0034】

また、ディープスリープモードのとき、RAM2006には、電源供給部1009から電力が供給されているので、RAM2006はセルフリフレッシュ動作を行って、システムプログラムをバックアップしている。

【0035】

また、上記説明では、ネットワーク部2008によって、電力供給モードをディープスリープモードから通常モードへ切り替える処理がなされているが、他の態様であっても良い。具体的には、ネットワーク部2008に限らず、モデム部2009又は操作部I/F 2007によってディープスリープモードから通常モードへの切り替えがなされてもよい。前者の場合は、公衆回線を使用するファクシミリ通信が可能となり、後者の場合は、操作部I/F1010を使用するユーザからの指示受けが可能となる。

30

【0036】

図1における画像形成装置1003は、ディープスリープモードから通常モードへの復帰を以下のように行う。

【0037】

ネットワーク部2008が、例えばPC1002から印刷ジョブを受信すると、印刷ジョブとして受信されたパケット中に、自装置に固有の物理的アドレスに対応するデータシーケンスが含まれているか否かを解析する。ネットワーク部2008は、自装置に対応するデータシーケンスを検出すると、電力供給ライン2021をONにするよう制御信号線2023を介して電源ON/OFF部2016を制御し、CPU2001を起動させる。このとき、CPU2001は、CPU2001が起動した要因が、ディープスリープモードから通常モードへの復帰によるものか否かを電源ON/OFF部2016より判断する。そして、ディープスリープモードから通常モードへの復帰によるものと判断したときは、起動シーケンスを開始する。このとき、CPU2001は、システムプログラムをHDD2003からRAM2006にダウンロードするシーケンスは省き、ディープスリープ

40

50

モード移行時に R A M 2 0 0 6 にバックアップされたシステムプログラムを利用する。これにより、通常モードとなったコントロールユニット 1 0 0 6 は、L A N 1 0 0 5 上のコンピュータ端末からの印刷ジョブに応答して、プリンタ部 1 0 0 7 に印刷出力を開始させる。

【 0 0 3 8 】

図 4 は、C P U 2 0 0 1 が実行するプログラムを示すソフトウェア構成図である。

【 0 0 3 9 】

図 4 に示されるプログラムは、H D D 2 0 0 3 に格納されており、C P U 2 0 0 1 がブートプログラムを実行することにより、H D D 2 0 0 3 から R A M 2 0 0 6 へ読み出される。

10

【 0 0 4 0 】

図 4 において、4 0 0 0 はオペレーティングシステムプログラム (O S) であり、後述する各種のドライバプログラムを実行するための基本プログラムとして動作する。4 0 0 1 は、R A M 制御ドライバであり、O S 4 0 0 0 の指示に基づいて R A M 2 0 0 6 を制御するためのプログラムである。また、4 0 0 2 は、操作部 I / F 制御ドライバであり、O S 4 0 0 0 の指示に基づいて操作部 I / F 2 0 0 7 を制御するためのプログラムである。また、4 0 0 3 は、ネットワーク部制御ドライバであり、O S 4 0 0 0 の指示に基づいてネットワーク部 2 0 0 8 を制御するためのプログラムである。また、4 0 0 4 は、モデム部制御ドライバであり、O S 4 0 0 0 の指示に基づいてモデム部 2 0 0 9 を制御するためのプログラムである。また、4 0 0 5 は、スキャナ部制御ドライバであり、O S 4 0 0 0 の指示に基づいてスキャナ部 1 0 0 8 を制御するためのプログラムである。また、4 0 0 6 は、プリンタ部制御ドライバであり、O S 4 0 0 0 の指示に基づいてプリンタ部 1 0 0 7 を制御するためのプログラムである。

20

【 0 0 4 1 】

そして、C P U 2 0 0 1 は、R A M 2 0 0 6 上に読み出した O S 4 0 0 0 を実行することで、R A M 2 0 0 6 、操作部 I / F 2 0 0 7 、ネットワーク部 2 0 0 8 、モデム部 2 0 0 9 、プリンタ部 1 0 0 7 、スキャナ部 1 0 0 8 を含む各部を制御する。なお、4 0 0 1 ~ 4 0 0 6 のプログラムは、それぞれ O S 4 0 0 0 上で並行して動作可能である。C P U 2 0 0 1 は、4 0 0 1 ~ 4 0 0 6 のプログラムの動作が並行して動作するように、時分割にて実行するプログラムを切り替えながら各プログラムを実行するものとする。

30

【 0 0 4 2 】

図 5 は、ネットワーク部 2 0 0 8 の構成を示すブロック図である。

【 0 0 4 3 】

ネットワーク部 2 0 0 8 は、C P U 3 0 1 、M A C / P H Y 3 0 2 、バス I / F 3 0 3 、R O M 3 0 4 、R A M 3 0 5 を有し、各々はバスを介して接続されている。また、ネットワーク部 2 0 0 8 は、バス I / F 3 0 4 を介してシステムバス 2 0 1 7 に接続されている。M A C / P H Y 3 0 2 は、スイッチ H U B 1 0 0 4 との間でパケットデータの送受信を行う第 2 パケット処理手段として機能する。また、C P U 3 0 1 は、第 2 パケット処理手段としての M A C / P H Y 3 0 2 を制御する第 2 制御手段として機能する。

【 0 0 4 4 】

40

R O M 3 0 4 には W O L パターン (W a k e O n L A N パターン) が記憶されている。C P U 3 0 1 は、画像形成装置 1 0 0 3 がディープスリープモードで動作している際には、L A N 1 0 0 5 を介して M A C / P H Y 3 0 2 が受信したパケットが、R O M 3 0 4 に記憶された W O L パターンに一致しているか否かを判断する。C P U 3 0 1 は、M A C / P H Y 3 0 2 が受信したパケットが W O L パターンと一致すると判断した場合、電源 O N / O F F 部 2 0 1 6 が電力供給ライン 2 0 2 0 を介して C P U 2 0 0 1 等への電力供給を再開させるため、電源供給部 1 0 0 9 に指示を出す。

【 0 0 4 5 】

また、R O M 3 0 2 には代理応答パターンが記憶されている。また、R A M 3 0 5 には、代理応答パターンに対応付けられた応答データが記憶されている。この応答データには

50

、例えば、画像形成装置 1 0 0 3 のステータス情報（例えば、画像形成装置 1 0 0 3 の動作モードを示す情報、用紙の残量を示す情報等）が含まれる。C P U 3 0 1 は、画像形成装置 1 0 0 3 がディープスリープモードで動作している際には、L A N 1 0 0 5 を介して M A C / P H Y 3 0 2 が受信したパケットが、R O M 3 0 4 に記憶された代理応答パターンに一致しているか否かを判断する。C P U 3 0 1 は、M A C / P H Y 3 0 2 が受信したパケットが代理応答パターンと一致すると判断した場合、一致すると判断された代理応答パターンに対応する応答データを R A M 3 0 5 から読み出す。そして、C P U 3 0 1 は、R A M 3 0 5 から読み出した応答データを、代理応答パターンの送信元である L A N 1 0 0 5 上のコンピュータ端末へ送信する。なお、C P U 3 0 1 は、代理応答パターンを検出しても、電源 O N / O F F 部 2 0 1 6 が電力供給ライン 2 0 2 0 を介して C P U 2 0 0 1 等への電力供給を再開させるための指示を、電源供給部 1 0 0 9 に出さない。従って、画像形成装置 1 0 0 3 は、代理応答パターンを受信して応答処理をする際は、ディープスリープモードから通常モードへ復帰することなく、ディープスリープモードを維持したまま応答処理を実行することができる。

10

【 0 0 4 6 】

また、ネットワーク部 2 0 0 8 は、E t h e r n e t（登録商標）規格に対応した通信を実行することが可能である。また、ネットワーク部 2 0 0 8 は、複数種類の通信モードで通信を行うことができ、例えば通信速度として、1 0 M b p s、1 0 0 M b p s、1 0 0 0 M b p s のいずれかの速度にて、スイッチ H U B 1 0 0 4 と通信することが可能である。なお、スイッチ H U B 1 0 0 4 は、E t h e r n e t（登録商標）規格に対応し、1 0 M b p s、1 0 0 M b p s、1 0 0 0 M b p s のいずれかの速度にて通信が可能であるものとする。

20

【 0 0 4 7 】

図 9 は、スイッチ H U B 1 0 0 4 の構成を示すブロック図である。

【 0 0 4 8 】

スイッチ H U B 1 0 0 4 は、1 番ポート 9 0 4、2 番ポート 9 0 5、3 番ポート 9 0 6 の 3 つの接続ポートを有する。また、スイッチ H U B 1 0 0 4 は、各ポート間の中継を行うための中継回路 9 0 3 を有する。この中継回路 9 0 3 は、C P U 9 0 1 から制御されることにより、いずれのポートといずれのポートを接続するかを任意に切り替えることができる。なお、C P U 9 0 1 は、ポート 9 0 4 ~ 9 0 6 を介してパケットデータを送受信する第 1 パケット処理手段として機能する。また、R A M 9 0 2 は、後述する図 6 で示される V L A N データベースを記憶する。V L A N データベースとは、後述するように、スイッチハブが構成する仮想ネットワーク（V L A N）に参加可能なコンピュータ端末を識別するための識別情報（本実施形態では、M A C アドレス）を、V L A N の種別と対応付けたデータベースである。そして、C P U 9 0 1 は、各ポートから受信したパケットデータに含まれる情報が、V L A N データベースに記憶された識別情報と一致するか否かを判定する。そして、C P U 9 0 1 は、一致すると判別した場合に、一致した識別情報に対応する仮想ネットワークに、パケットデータを送信してきた端末を参加させるよう管理する。

30

【 0 0 4 9 】

また、スイッチ H U B 1 0 0 4 は、仮想ネットワークとしてのダイナミック V L A N（V i r t u a l L o c a l A r e a N e t w o r k）を構成可能なスイッチ H U B であるものとする。V L A N 技術とは、スイッチ H U B などのネットワーク機器によって物理的に接続されたネットワーク上の複数のコンピュータ端末を仮想的に複数のグループ（仮想ネットワーク）に分割し、各グループを各々異なる L A N に属するものとして管理する技術である。

40

【 0 0 5 0 】

そして、V L A N 技術の中には、スイッチ H U B の複数のポートをグループ化することで V L A N を構成する技術がある（スタティック V L A N 技術）。この技術では、スイッチ H U B は、例えばポート 1 番と 2 番に接続される 2 台の端末を V L A N 1 を構成する端末として管理し、ポート 3 番に接続される 1 台の端末を V L A N 2 を構成する端末として

50

管理する。

【 0 0 5 1 】

また、V L A N技術の中には、ダイナミックV L A N技術がある。ダイナミックV L A N技術において、スイッチH U Bは、スイッチH U Bに接続された複数のコンピュータ端末の各々から取得した情報に基づいて、複数のコンピュータ端末を仮想的に複数のグループに分割して管理する。

【 0 0 5 2 】

例えば、M A CベースV L A N技術の場合、スイッチH U Bに接続されたコンピュータ端末からM A Cアドレスを取得し、いずれのM A Cアドレスのコンピュータ端末が、どのV L A Nに属するかをスイッチH U Bが管理する。

10

【 0 0 5 3 】

また、例えば、サブネットベースV L A N技術の場合、スイッチH U Bに接続されたコンピュータ端末からI Pアドレスを取得し、いずれのI Pアドレスのコンピュータ端末が、どのV L A Nに属するかをスイッチH U Bが管理する。

【 0 0 5 4 】

また、例えば、ユーザベースV L A N技術の場合、スイッチH U Bに接続されたコンピュータ端末のユーザ情報を取得し、いずれのユーザ情報のコンピュータ端末が、どのV L A Nに属するかをスイッチH U Bが管理する。

【 0 0 5 5 】

ここで、図1のスイッチH U B 1 0 0 4がM A CベースV L A Nに対応しているものとして説明する。

20

【 0 0 5 6 】

図1で、スイッチH U B 1 0 0 4には、P C 1 0 0 1、P C 1 0 0 2及び画像形成装置1 0 0 3が接続されている。そして、P C 1 0 0 1は、スイッチH U Bのポート1に接続され、P C 1 0 0 2はポート2に接続され、画像形成装置1 0 0 3はポート3に接続されているものとする。そして、スイッチH U B 1 0 0 4は、P C 1 0 0 2が第1のV L A N (V L A N 1)に属し、P C 1 0 0 1及び画像形成装置1 0 0 3が第2のV L A N (V L A N 2)に属するように管理する。この場合、図6に示すV L A NデータベースをスイッチH U B 1 0 0 4内のメモリ(不図示)に記憶させておく。

【 0 0 5 7 】

30

図6において、M A Cアドレスが0 0 0 0 8 5 0 0 0 0 0 1であるP C 1 0 0 1と、M A Cアドレスが0 0 0 8 5 0 0 0 0 0 3である画像形成装置1 0 0 3は、スイッチH U BではV L A N 1として管理される。一方、M A Cアドレスが0 0 0 0 8 5 0 0 0 0 0 2であるP C 1 0 0 2は、V L A N 2として管理される。

【 0 0 5 8 】

そして、スイッチH U B 1 0 0 4は、図5のように管理する場合、P C 1 0 0 2からP C 1 0 0 1のI Pアドレスを指定してデータの送信要求や受信要求がされたとしても、異なるV L A Nに属することとなる。従って、P C 1 0 0 2とP C 1 0 0 1の間ではデータの送信や受信が行われない。また、スイッチH U B 1 0 0 4は、P C 1 0 0 1からブロードキャストパケットを受信した場合、P C 1 0 0 1と同一のV L A N (V L A N 2)に属する画像形成装置1 0 0 3にはブロードキャストパケットを送信する。その一方で、スイッチH U B 1 0 0 4は、P C 1 0 0 1とは異なるV L A N (V L A N 1)に属するP C 1 0 0 2にはブロードキャストパケットを送信しないように管理する。なお、図6において、M A Cアドレスが0 0 0 0 8 5 0 0 0 0 0 1であるP C 1 0 0 1は、V L A N参加状態が不参加となっているが、上記の説明では参加状態にあるものとする。

40

【 0 0 5 9 】

なお、図6のV L A Nデータベースにおいて、V L A N参加状態とは、M A Cアドレスで特定されるコンピュータ端末が、V L A Nに参加している状態であるか、参加していない状態であるかを管理する項目である。前述したように、あるコンピュータ端末がV L A Nに参加するには、単にスイッチH U B 1 0 0 4との通信リンクを確立するだけでは不十

50

分であり、通信リンクを確立した状態で、更にコンピュータ端末のMACアドレスをスイッチHUB1004が受信する必要がある。スイッチHUB1004は、コンピュータ端末との通信リンクが確立されたリンクアップ状態で、そのコンピュータ端末からMACアドレスを受信したとする。この場合、MACアドレスに対応するVLAN参加状態を、不参加から参加に切り替えるよう管理する。

【0060】

次に、MACベースVLANに対応可能なスイッチHUB1004と接続される画像処理装置1003が実行する動作を説明する。

【0061】

図7は、コントローラユニット1006のCPU2001が実行する動作を示すフローチャートである。一方、図8は、ネットワーク部2008のCPU301が実行する動作を示すフローチャートである。

10

【0062】

図7のフローチャートにおける動作は、電源供給部1009からCPU2001に電力供給が開始されることにより開始される。

【0063】

なお、電源供給部1009からCPU2001への電力供給が開始される場合には、以下の2通りがある。1つは、画像形成装置1003のメインスイッチ（不図示）がオフからオンに切り替えられた場合である。もう1つは、画像形成装置1003のメインスイッチはオンの状態で、画像形成装置1003の動作モードが、ディープスリープモードから通常モードに切り替えられた場合である。

20

【0064】

ステップS701で、CPU2001は、ROM2002に格納されたブートプログラムを読み出してRAM2006に展開し、RAM2006に展開されたブートプログラムを実行する。CPU2001は、ブートプログラムの実行により、HDD2002から図4で示したOS4000及び各種の制御ドライバ4001～4006を読み出してRAM2006に展開する。以後、CPU2001は、RAM2006に展開されたOS4000及びOS4000上で実行されるネットワーク部制御ドライバ4003を動作させることにより、以下の各ステップを実行する。

【0065】

30

ステップS702で、OS4000は、画像形成装置1003がディープスリープモードから通常モードへ復帰したのか、メインスイッチがオフからオンに切り替えられたのかを判定する。OS4000は、RAM2006に記憶されたフラグ情報を参照することによりステップS702における判定を行う。後述するステップS707で、OS4000は、ディープスリープモードへ移行する場合にフラグ情報としてディープスリープモードへの移行を示す情報を記憶させるものとする。OS4000は、フラグ情報としてディープスリープモードへの移行を示す情報が記憶されている場合に、ディープスリープモードから通常モードへ復帰したと判定する。

【0066】

そして、OS4000は、ディープスリープモードからの復帰であれば、ステップS709へ処理をすすめ、そうでなければステップS703へ処理を進める。

40

【0067】

ステップS703で、ネットワーク部制御ドライバ4003は、ネットワーク部2008を初期化するためにネットワーク部2008に対して指示をする。具体的には、CPU301へのリセット信号を解除するように、CPU301のレジスタ設定を行う。また、MAC/PHY302を初期化するために、MAC/PHY302のレジスタ設定を行う。以上の処理により、ネットワーク部2008は、CPU2001及びスイッチHUB1004との通信が可能な状態に初期化される。

【0068】

なお、ネットワーク部2008のMAC/PHY302とスイッチHUB1004の双

50

方は、オートネゴシエーション機能に対応しているものとする。MAC / PHY 302のレジスタには、オートネゴシエーション機能をオンにするかオフにするかを設定することができる。そして、MAC / PHY 302のレジスタには、ネットワーク部2008が初期化された際のデフォルト設定としては、オートネゴシエーション機能をオンにすることが設定されているものとする。この場合、MAC / PHY 302は、ネットワーク部2008が初期化されたことに応じて、FLP (Fast Link Pulse) と呼ばれるパルス信号をスイッチHUB 1004に送信する。また、FLPは、スイッチHUB 1004からMAC / PHY 302に対しても送信される。MAC / PHY 302は、スイッチHUB 1004から受信したFLPにより、スイッチHUB 1004は対応可能な通信速度を認識することができる。本実施形態では、MAC / PHY 302とスイッチHUB 1004のいずれも、10Mbps、100Mbps、1000Mbpsの通信速度に対応可能である。そこで、MAC / PHY 302は、双方が通信可能な最高速度である1000Mbpsを通信速度として決定してスイッチHUB 1004にリンクアップする。ここで、リンクアップとは、通信リンクが確立している状態すなわちデータ送受信が可能な状態をいう。また、リンクダウンとは、通信リンクが確立されていない状態すなわちデータ送受信が不能な状態をいう。そして、通信リンクが確立されている状態とは、単に何らかの情報の送受信ができるというだけではなく、パケットデータの送受信が可能な状態をいう。

10

【0069】

ステップS704で、ネットワーク部制御ドライバ4003は、ネットワーク部2003に割り当てられた物理アドレスであるMACアドレスを、ネットワーク部2008を介してスイッチHUB 1004へ送信する。なお、ステップS703においては、CPU2001が、MACアドレスを含むパケットを生成するとともに、生成されたパケットをネットワーク部2008のMAC / PHY 302を介してスイッチHUB 1004へ送信するように制御する。このステップS704においては、ネットワーク部2008のCPU301は、パケットの送信には関与しない。

20

【0070】

なお、スイッチHUB 1004は、画像形成装置1003からネットワーク部2003のMACアドレス(000085000003)を受信すると、受信したMACアドレスについてのVLAN参加状態を“不参加”から“参加”に切り替える。これにより、スイッチHUB 1004は、受信したMACアドレスに対応するコンピュータ端末が、VLANに参加したものとして管理する。

30

【0071】

ステップS709で、ネットワーク部制御ドライバ4003は、ネットワーク部2008のMAC / PHY 302のレジスタを変更するために、ネットワーク部2008に対して指示をする。具体的には、MAC / PHY 302に設定されているオートネゴシエーション機能をオフとする設定を、オンとする設定に変更する。この場合、MAC / PHY 302は、オートネゴシエーション機能のオンが設定されたことに応じて、FLPと呼ばれるパルス信号をスイッチHUB 1004に送信する。また、FLPは、スイッチHUB 1004からMAC / PHY 302に対しても送信される。MAC / PHY 302は、スイッチHUB 1004から受信したFLPにより、スイッチHUB 1004は対応可能な通信速度を認識することができる。本実施形態では、MAC / PHY 302とスイッチHUB 1004のいずれも、10Mbps、100Mbps、1000Mbpsの通信速度に対応可能である。そこで、MAC / PHY 302は、双方が通信可能な最高速度である1000Mbpsを通信速度として決定してスイッチHUB 1004にリンクアップする。

40

【0072】

ステップS710で、ネットワーク部制御ドライバ4003は、ネットワーク部2003に割り当てられた物理アドレスであるMACアドレスを、ネットワーク部2008を介してスイッチHUB 1004へ送信する。なお、ステップS703においては、CPU2001が、MACアドレスを含むパケットを生成するとともに、生成されたパケットをネ

50

ットワーク部 2 0 0 8 の M A C / P H Y 3 0 2 を介してスイッチ H U B 1 0 0 4 へ送信するよう制御する。このステップ S 7 1 0 においては、ネットワーク部 2 0 0 8 の C P U 3 0 1 は、パケットの送信には関与しない。

【 0 0 7 3 】

ステップ S 7 0 5 で、O S 4 0 0 0 は、画像形成装置 1 0 0 3 をディープスリープモードに切り替えるためのスリープ移行条件（切替条件）が成立したか否かを判定し、成立したと判定した場合はステップ S 7 0 6 へ進む。スリープ移行条件が成立しなければステップ S 7 0 5 を再び実行する。この際、O S 4 0 0 0 を実行する C P U 2 0 0 1 は、切替条件が成立したか否かを判定する第 1 判定手段として機能する。O S 4 0 0 0 は、例えば、O S 4 0 0 0 上で実行される制御ドライバ 4 0 0 1 ~ 4 0 0 6 のいずれも実行されない状態が所定時間（例えば、1 5 分）続いたような場合にスリープ移行条件が成立したものと判定する。例えば、ネットワーク部 2 0 0 8 がパケットを受信せず、操作部 1 0 1 0 が操作されない状態が所定時間続いたような場合に、スリープ移行条件が成立したものと判定される。

10

【 0 0 7 4 】

ステップ S 7 0 6 で、ネットワーク部制御ドライバ 4 0 0 3 は、ネットワーク部 2 0 0 8 の C P U 3 0 1 に対して、画像形成装置 1 0 0 3 がディープスリープに移行することを通知する。この際、ネットワーク部制御ドライバ 4 0 0 3 は、ディープスリープに移行した後にネットワーク部 2 0 0 8 とスイッチ H U B 1 0 0 4 との間で通信する際の通信速度を指定する情報を C P U 3 0 1 へ通知する。具体的に、ネットワーク部制御ドライバ 4 0 0 3 は、通信速度として 1 0 M b p s を指定する情報を C P U 3 0 1 へ通知する。

20

【 0 0 7 5 】

ステップ S 7 0 7 で、ネットワーク部制御ドライバ 4 0 0 3 は、M A C / P H Y 3 0 2 とスイッチ H U B 1 0 0 4 との接続状態を、通信リンクが確立されたリンクアップ状態から通信リンクが確立されていないリンクダウン状態とする。具体的には、M A C / P H Y 3 0 2 のレジスタをリンクダウン状態に設定する。このレジスタの設定が行われると、M A C / P H Y 3 0 2 は、スイッチ H U B 1 0 0 4 との通信状態をリンクダウン状態とする。なお、スイッチ H U B 1 0 0 4 は、画像形成装置 1 0 0 3 とのリンク状態を定期的に監視しており、リンクダウン状態が検出されると、画像形成装置 1 0 0 3 に対応する M A C アドレスについての V L A N 参加状態を“参加”から“不参加”に切り替える。これにより、スイッチ H U B 1 0 0 4 は、画像形成装置 1 0 0 3 が、スイッチ H U B 1 0 0 4 が構成する V L A N 1 に参加していない状態であることを認識する。

30

【 0 0 7 6 】

また、M A C / P H Y 3 0 2 のレジスタには、オートネゴシエーション機能をオンにすることが設定されているので、この設定をオフにするように設定を変更する。このような変更をするのは、ディープスリープモードにおいては、ネットワーク部 2 0 0 8 とスイッチ H U B 1 0 0 4 との間で通信する際の通信速度を、通常モードよりは低速度にするためである。

【 0 0 7 7 】

ステップ S 7 0 8 で、C P U 2 0 0 1 は、電源制御信号 2 0 2 2 を介して電力供給ライン 2 0 2 0 を介した電力供給を遮断するための信号を、電源 O F F / O N 部 2 0 1 6 に送信する。この信号を受信した電源 O F F / O N 部 2 0 1 6 は、電力供給ライン 2 0 2 0 を介した C P U 2 0 0 1 等への電力供給を遮断する。これにより、画像形成装置 1 0 0 3 は、ディープスリープモードへ移行する。

40

【 0 0 7 8 】

なお、画像形成装置 1 0 0 3 がディープスリープモードから通常モードへ復帰する動作は、前述した通りである。

【 0 0 7 9 】

次に、ネットワーク部 2 0 0 8 の C P U 3 0 1 が実行する動作について図 8 を用いて説明する。

50

【 0 0 8 0 】

画像形成装置 1 0 0 3 のメインスイッチ（不図示）がオフからオンに切り替えられることにより電源供給部 1 0 0 9 から CPU 3 0 1 に電力供給が開始される。そして、図 8 のフローチャートにおける動作は、ネットワーク部制御ドライバ 4 0 0 3 により CPU 3 0 1 のリセット信号が解除されたことにより開始される。

【 0 0 8 1 】

ステップ S 8 0 1 で、CPU 3 0 1 は、ROM 3 0 2 からプログラムを読み出して RAM 3 0 5 へ展開し、RAM 3 0 5 に展開されたプログラムを実行する。このプログラムの実行により、ネットワーク部 2 0 0 8 は、CPU 2 0 0 1 及びスイッチ HUB 1 0 0 4 との通信が可能な状態に初期化される。

10

【 0 0 8 2 】

なお、ネットワーク部 2 0 0 8 が初期化されると、前述した通り、MAC / PHY 3 0 2 は、MAC / PHY 3 0 2 とスイッチ HUB 1 0 0 4 の双方が通信可能な最高速度である 1 0 0 0 M b p s を通信速度として決定する。そして、決定した通信速度でスイッチ HUB 1 0 0 4 にリンクアップする。

【 0 0 8 3 】

ステップ S 8 0 2 で、CPU 3 0 1 は、ネットワーク部制御ドライバ 4 0 0 3 (CPU 2 0 0 1) からディープスリープに移行する旨の通知を受信したか否かを判定し、受信した場合はステップ S 8 0 3 へ進む。なお、CPU 3 0 1 は、ディープスリープに移行する旨の通知を、ディープスリープに移行した後にネットワーク部 2 0 0 8 とスイッチ HUB 1 0 0 4 との間で通信する際の通信速度を指定する情報（通信速度情報）とともに CPU 2 0 0 1 から受信する。

20

【 0 0 8 4 】

ステップ S 8 0 3 で、CPU 3 0 1 は、ネットワーク部制御ドライバ 4 0 0 3 (CPU 2 0 0 1) によって MAC / PHY 3 0 2 のレジスタが設定されたか否かを確認する。これにより、MAC / PHY 3 0 2 とスイッチ HUB 1 0 0 4 がリンクダウン状態となったか否かを判定する。CPU 3 0 1 は、リンクダウン状態になったと判定した場合はステップ S 8 0 4 へ処理を進める。なお、MAC / PHY 3 0 2 のレジスタ設定は、CPU 2 0 0 1 によりオートネゴシエーション機能がオフとなるように変更される。

【 0 0 8 5 】

ステップ S 8 0 4 で、CPU 3 0 1 は、ステップ S 8 0 2 において CPU 2 0 0 1 から受信した通信速度情報により指定された通信速度にてスイッチ HUB 1 0 0 4 との接続状態をリンクダウン状態からリンクアップ状態に切り替える。CPU 2 0 0 1 (ネットワーク部制御ドライバ 4 0 0 3) からは、省電力化のために、通常モードにおける通信速度 (1 0 0 0 M b p s) よりも通信速度の低い 1 0 M b p s が指定されている。そこで、CPU 3 0 1 は、1 0 M b p s の通信速度でリンクアップするよう、スイッチ HUB 1 0 0 4 に通知する。この通知に応じて、MAC / PHY 3 0 2 とスイッチ HUB 1 0 0 4 が 1 0 M b p s の通信速度にて、リンクアップ状態となる。

30

【 0 0 8 6 】

ステップ S 8 0 5 で、CPU 3 0 1 は、ネットワーク部 2 0 0 3 に割り当てられた物理アドレスである MAC アドレスを、MAC / PHY 3 0 2 を介してスイッチ HUB 1 0 0 4 へ送信する。なお、ステップ S 8 0 4 においては、CPU 3 0 1 が、MAC アドレスを含むパケットを生成するとともに、生成されたパケットを MAC / PHY 3 0 2 を介してスイッチ HUB 1 0 0 4 へ送信するよう制御する。このステップ S 8 0 5 においては、CPU 2 0 0 1 は、パケットの送信には関与しない。ここで、MAC アドレスは、スイッチ HUB 1 0 0 4 が画像形成装置 1 0 0 3 を VLAN 1 に参加させるために必要な情報である。なお、スイッチ HUB 1 0 0 4 は、画像形成装置 1 0 0 3 からネットワーク部 2 0 0 3 の MAC アドレス (0 0 0 0 8 5 0 0 0 0 0 3) を受信すると、受信した MAC アドレスについての VLAN 参加状態を“不参加”から“参加”に切り替える。これにより、スイッチ HUB 1 0 0 4 は、受信した MAC アドレスに対応するコンピュータ端末（ここで

40

50

は、画像形成装置 1003) が、スイッチ HUB 1004 が構成する VLAN 1 に参加した状態であることを認識する。

【0087】

ステップ S806 で、CPU 301 は、スリープ復帰要因を検出したか否か(復帰条件が成立したか否か)を判定し、検出した場合はステップ S807 へ進む。ここでいうスリープ復帰要因には、例えば以下の 2 つがある。1 つは、MAC / PHY 302 が LAN 1005 を介して WOL パターンを受信した場合である。CPU 301 は、MAC / PHY 302 が受信したパケットが ROM 304 に記憶された WOL パターンに一致しているか否かを判定し、一致している場合はスリープ復帰要因を検出したものとする。また、もう 1 つは、ネットワーク部 2008 の LAN ソケットに対して、LAN ケーブルの抜き差しが行われた場合である。CPU 301 は、LAN ケーブルの抜き差しが行われた否かを判定し、抜き差しが行われたと判定した場合はスリープ復帰要因を検出したものとする。なお、ステップ S806 において、CPU 301 は、画像形成装置 1003 を、省電力モードとしてのディープスリープモードから通常モードへ復帰させるための復帰条件が成立したか否かを判定するための第 2 判定手段として機能する。

10

【0088】

ステップ S807 で、CPU 301 は、制御信号線 2023 を介して電源 ON / OFF 部 2016 へ電力供給ライン 2020 をオンする信号を送信し、CPU 2001 への電力供給を開始させる。

【0089】

20

ステップ S808 で、CPU 301 は、MAC / PHY 302 とスイッチ HUB 1004 とのリンクをリンクダウン状態とするように、MAC / PHY 302 のレジスタを設定する。このレジスタの設定が行われると、MAC / PHY 302 は、スイッチ HUB 1004 との通信状態をリンクダウン状態とする。なお、スイッチ HUB 1004 は、画像形成装置 1003 とのリンク状態を定期的に監視しており、リンクダウン状態が検出されると、画像形成装置 1003 に対応する MAC アドレスについての VLAN 参加状態を“参加”から“不参加”に切り替える。これにより、スイッチ HUB 1004 は、画像形成装置 1003 が、スイッチ HUB 1004 が構成する VLAN 1 に参加していない状態であることを認識する。

【0090】

30

以上説明したように、第 1 実施形態によれば、通信装置としての画像形成装置 1003 の省電力化を図りつつ画像形成装置 1003 を仮想ネットワーク(MAC アドレスベースのダイナミック VLAN)に参加させるために必要な情報(MAC アドレス)のスイッチハブへの送信を確実に行うことができる。これにより、省電力モードとしてのディープスリープモードにおける画像形成装置 1003 の消費電力を低く保ちつつ、画像形成装置 1003 がダイナミック VLAN に参加できるようにすることができる。

【0091】

また、CPU 2001 が動作状態にあるときに消費する平均的な電力は、CPU 301 が動作状態にあるときに消費する平均的な電力よりも高いものとする。そして、CPU 2001 は、省電力モードに移行するにあたって、ネットワーク部 2008 に、スリープ移行通知と通信速度の通知を行うものの、MAC アドレスの送信処理には関与しない。したがって、CPU 2001 を MAC アドレスの送信処理に関与させる場合に比べて、CPU 2001 への電力供給を早期に遮断できるので省電力化を図ることができる。

40

【0092】

なお、上記の説明においては、スイッチ HUB 1004 が、ダイナミック VLAN としての MAC ベース VLAN に対応するものとして説明したが、他の態様であっても良い。

【0093】

例えば、スイッチ HUB 1004 が、ダイナミック VLAN としてのサブネットベース VLAN に対応するものとしても良い。この場合、スイッチ HUB 1004 は、VLAN データベースとして、図 10 のようなデータベースを RAM 902 に記憶させておくもの

50

とする。そして、画像形成装置１００３は、スイッチＨＵＢ１００４との通信リンクを確立してリンクアップ状態となった後に、ＶＬＡＮ１に参加するために画像形成装置１００３に割り当てられたＩＰアドレスを、スイッチＨＵＢ１００４に送信する。そして、スイッチＨＵＢ１００４は、画像形成装置１００３との通信リンクが確立されてリンクアップ状態となった後に、画像形成装置１００３のＩＰアドレス（１９２．１６８．１２．１）を受信したとする。この場合、画像形成装置１００３がＶＬＡＮ１に参加したものとして管理する。

【００９４】

また、例えば、スイッチＨＵＢ１００４が、ダイナミックＶＬＡＮとしてのユーザベースＶＬＡＮに対応するものとしても良い。この場合、スイッチＨＵＢ１００４は、ＶＬＡ
10
Ｎデータベースとして、図１１のようなデータベースをＲＡＭ９０２に記憶しておくものとする。そして、画像形成装置１００３は、スイッチＨＵＢ１００４との通信リンクを確立してリンクアップ状態とする。その後に、画像形成装置１００３は、ＶＬＡＮ１に参加するために画像形成装置１００３にログイン中のユーザを識別するユーザＩＤ（ユーザ情報）を、スイッチＨＵＢ１００４に送信する。そして、スイッチＨＵＢ１００４は、画像形成装置１００３との通信リンクが確立されてリンクアップ状態となった後に、画像形成装置１００３からユーザＩＤ（ＵＳＥＲ－Ｃ）を受信したとする。この場合、画像形成装置１００３がＶＬＡＮ１に参加したものとして管理する。

【００９５】

また、上記の説明においては、スイッチＨＵＢ１００４は、ダイナミックＶＬＡＮ（例
20
えば、ＭＡＣベースＶＬＡＮ）に対応するものとしたが他の態様であっても良い。例えば、ダイナミックＶＬＡＮに対応しないスイッチＨＵＢ１００４であっても良い。そして、画像形成装置１００３は、スイッチＨＵＢ１００４からダイナミックＶＬＡＮに対応するか否かを示す情報を取得する。そして、その取得した情報に基づいてスイッチＨＵＢ１００４がダイナミックＶＬＡＮ対応か否かを判断する。そして、画像形成装置１００３は、スイッチＨＵＢ１００４がダイナミックＶＬＡＮに対応していないと判断した場合、ＣＰ
30
Ｕ２００１はステップＳ７０４、Ｓ７１０の処理を実行しないようにする。また、ＣＰＵ３０１は、ステップＳ８０５の処理を実行しないようにする。以上のようにすることで、スイッチＨＵＢ１００４がダイナミックＶＬＡＮに対応するか否かに応じて、適切な処理を実行させることができる。

【００９６】

なお、本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記録した記憶媒体を、システムあるいは装置に供給することによっても達成される。この場合、そのシステムあるいは装置のコンピュータが記憶媒体に格納されたプログラムコードを読み出し実行すること前述した実施形態の機能を実現する。この場合、記憶媒体から読み出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。

【図面の簡単な説明】

【００９７】

【図１】通信システムの構成を示すブロック図である。

【図２】画像形成装置１００３の構成を示すブロック図である。

【図３】コントローラユニット１００６の構成を示すブロック図である。

【図４】ＣＰＵ２００１が実行するプログラムを示すソフトウェア構成図である。

【図５】ネットワーク部２００８の構成を示すブロック図である。

【図６】ＭＡＣベースＶＬＡＮにおけるＶＬＡＮデータベースを示す図である。

【図７】コントローラユニット１００６のＣＰＵ２００１が実行する動作を示すフローチャートである。

【図８】ネットワーク部２００８のＣＰＵ３０１が実行する動作を示すフローチャートである。

【図９】スイッチＨＵＢ１００４の構成を示すブロック図である。

10

20

30

40

50

【図10】サブネットベースVLANにおけるVLANデータベースを示す図である。

【図11】ユーザベースVLANにおけるVLANデータベースを示す図である。

【0098】

301 CPU

302 MAC/PHY

1000 通信システム

1003 画像形成装置

1004 スイッチHUB

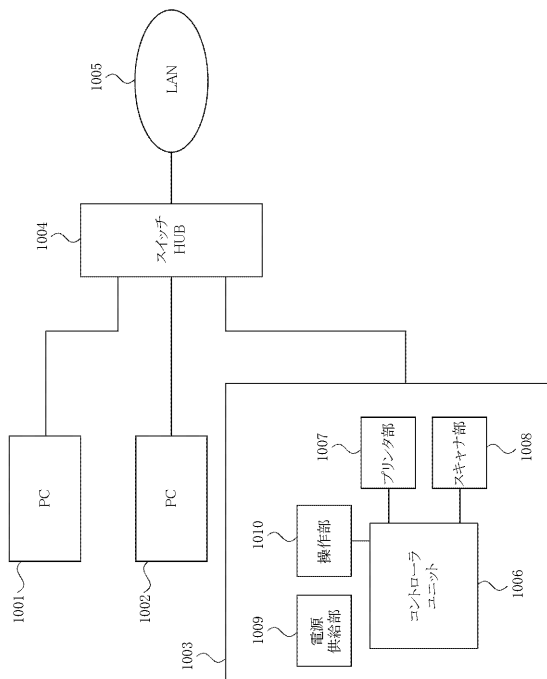
1005 LAN

1006 コントローラユニット

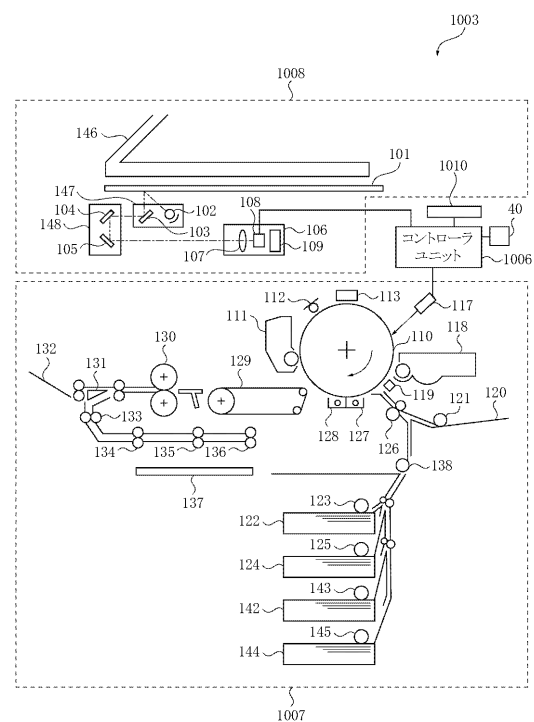
2001 CPU

10

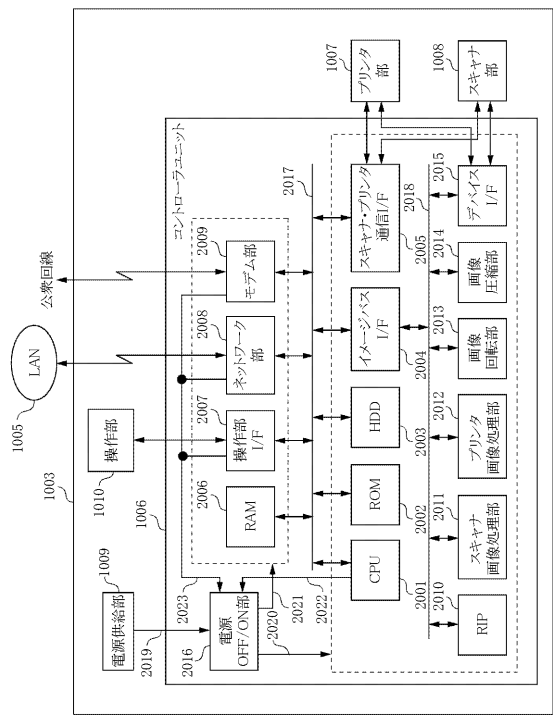
【図1】



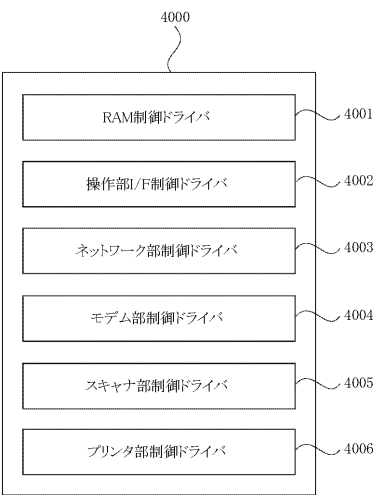
【図2】



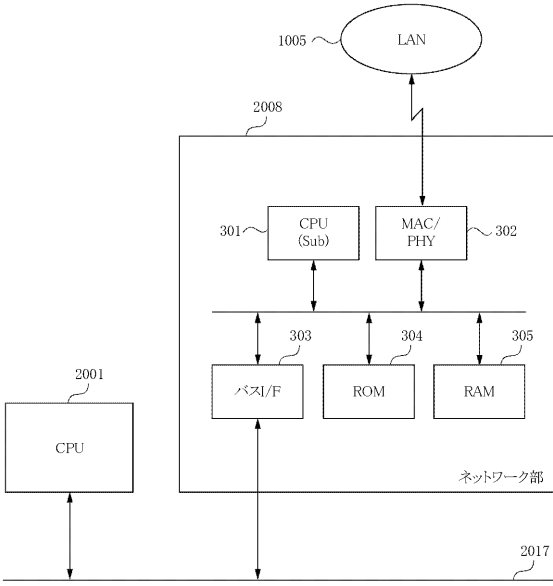
【図 3】



【図 4】



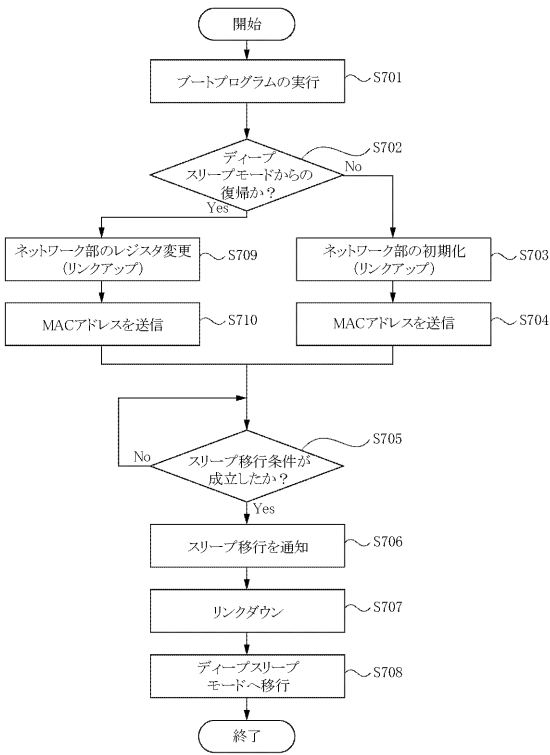
【図 5】



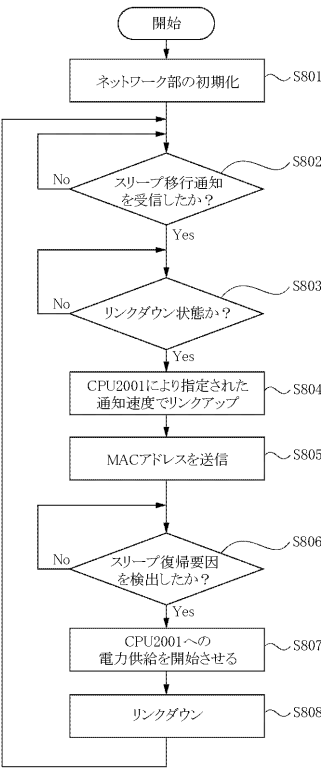
【図 6】

MACアドレス	VLAN番号	VLAN参加状態
000085000001	VLAN1	不参加
000085000002	VLAN2	参加
000085000003	VLAN1	参加

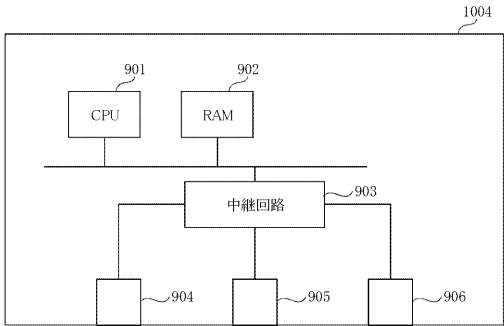
【図 7】



【図 8】



【図 9】



【図 10】

IPアドレス	VLAN番号	VLAN参加状態
192.168.10.1	VLAN1	不参加
192.168.11.1	VLAN2	参加
192.168.12.1	VLAN1	参加

【図 11】

ユーザID	VLAN番号	VLAN参加状態
USER-A	VLAN1	不参加
USER-B	VLAN2	参加
USER-C	VLAN1	参加

フロントページの続き

(56)参考文献 特開2006-025212(JP,A)
特開2006-293983(JP,A)
特開2003-060656(JP,A)
特開2002-204247(JP,A)

(58)調査した分野(Int.Cl., DB名)
H04L 12/46
H04L 12/44