

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第1部門第2区分
 【発行日】令和4年7月7日(2022.7.7)

【国際公開番号】WO2020/010041
 【公表番号】特表2021-530272(P2021-530272A)
 【公表日】令和3年11月11日(2021.11.11)
 【出願番号】特願2020-572487(P2020-572487)
 【国際特許分類】
 A 6 1 B 1 8 / 1 2 (2 0 0 6 . 0 1)
 【 F I 】
 A 6 1 B 1 8 / 1 2

10

【手続補正書】
 【提出日】令和4年6月29日(2022.6.29)
 【手続補正1】
 【補正対象書類名】特許請求の範囲
 【補正対象項目名】全文
 【補正方法】変更
 【補正の内容】

20

【特許請求の範囲】
 【請求項1】

患者の体内の組織を治療するためのアブレーションシステムであって、
 エネルギー供給源と、

前記エネルギー供給源に接続された1以上のプローブであって、前記各プローブが、非導電性の外周部分を有する遠位領域、及び近位領域を有する細長い部材と、電気的及び高周波エネルギーのうち的一方を前記患者の身体に送達するために前記非導電性の外周部分から遠位方向に延出し、かつ導電性の外周面を有する導電性エネルギー送達デバイスとを含む、該1以上のプローブと、

前記1以上のプローブに通信可能に接続され、1以上のプロセッサ及び1以上のメモリデバイスを含む制御装置であって、前記1以上のメモリデバイスは、前記1以上のプロセッサによって実行されたときに前記1以上のプロセッサに所定の処理を実行させるコンピュータ可読命令を格納するように構成された、該制御装置と、を備え、

30

前記所定の処理は、

前記エネルギー供給源に接続された前記プローブの数を検出するステップと、

検出された前記プローブの数に基づいて、前記各プローブに対して前記所定の供給電力量の一部を割り当てるステップと、

割り当てられた電力に基づいて前記プローブを制御することによって前記組織を治療するステップと、を含む、

ことを特徴とするシステム。

40

【請求項2】

請求項1に記載のアブレーションシステムであって、

検出された前記プローブの数に基づいて、前記各プローブに対して前記所定の供給電力量の一部を割り当てる前記ステップは、

前記各プローブに対して前記所定の供給電力量を均等に割り当てるステップをさらに含むことを特徴とするシステム。

【請求項3】

請求項1または2に記載のアブレーションシステムであって、

割り当てられた電力に基づいて前記プローブを制御することによって前記組織を治療する前記ステップは、1以上の前記プローブによる治療処置をサイクルするステップをさらに

50

含み、

1 以上の前記プローブによる治療処置をサイクルする前記ステップは、前記エネルギー供給源から前記各プローブにエネルギーを順次に送達するステップをさらに含むことを特徴とするシステム。

【請求項 4】

請求項 3 に記載のアブレーションシステムであって、

1 以上の前記プローブによる治療処置をサイクルするときに、所定の閾値を超える利用可能な電力を有していないプローブによる治療処置のサイクルを省略することを特徴とするシステム。

【請求項 5】

請求項 1 ないし 4 に記載のアブレーションシステムであって、

割り当てられた電力に基づいて前記プローブを制御することによって前記組織を治療する前記ステップは、

前記各プローブによる個々の治療処置を、それ以外のプローブの利用可能な電力に影響を与えず、独立して開始または停止するステップをさらに含むことを特徴とするシステム。

【請求項 6】

請求項 1 ないし 5 に記載のアブレーションシステムであって、

割り当てられた電力に基づいて前記プローブを制御することによって前記組織を治療する前記ステップは、

前記各プローブに供給する電力を、前記プローブの温度の関数として制御するステップをさらに含むことを特徴とするシステム。

【請求項 7】

請求項 1 ないし 6 に記載のアブレーションシステムであって、

前記プローブの数が、1つのプローブないし4つのプローブを含むことを特徴とするシステム。

【請求項 8】

請求項 1 ないし 7 に記載のアブレーションシステムであって、

前記エネルギー供給源は、ジェネレータを含み、

前記ジェネレータの前記所定の供給電力量は、少なくとも80ワットであることを特徴とするシステム。

【請求項 9】

患者の身体の組織を処置するための制御装置であって、

1 以上のプローブに通信可能に接続され、1 以上のプロセッサ及び1 以上のメモリデバイスを含み、

前記 1 以上のメモリデバイスは、前記 1 以上のプロセッサによって実行されたときに前記 1 以上のプロセッサに所定の処理を実行させるコンピュータ可読命令を格納するように構成され、前記所定の処理は、

エネルギー供給源に接続された前記プローブの数を検出するステップと、

検出された前記プローブの数に基づいて、前記各プローブに対して前記所定の供給電力量の一部を割り当てるステップと、を含む、

ことを特徴とする制御装置。

10

20

30

40

50