

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成30年6月28日(2018.6.28)

【公表番号】特表2017-518704(P2017-518704A)

【公表日】平成29年7月6日(2017.7.6)

【年通号数】公開・登録公報2017-025

【出願番号】特願2016-573517(P2016-573517)

【国際特許分類】

H 04 N 19/30 (2014.01)

H 04 N 19/70 (2014.01)

【F I】

H 04 N 19/30

H 04 N 19/70

【手続補正書】

【提出日】平成30年5月21日(2018.5.21)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

ビデオ情報を符号化するための装置であって、

複数のレイヤに関連付けられたビデオ情報を記憶するためのメモリユニットと、

前記メモリユニットに動作可能に結合されたプロセッサと

を備え、前記プロセッサは、

符号化されるべき現在アクセスユニット(AU)に関連付けられた情報を取得し、前記現在AUが前記複数のレイヤのうちの1つまたは複数のレイヤからの複数のピクチャを含み、前記複数のレイヤが、少なくとも

(1) I R A P ピクチャを含んでいる第1のレイヤと、

(2) ピクチャを含んでいないか、または廃棄可能なピクチャを含んでいる第2のレイヤと

を備え、

前記現在AU中に含まれる前記第1のレイヤにおけるピクチャ順序カウント(POC)のリセットを示し、および前記現在AUにおいて前記レイヤの前記POCの前記リセットを実施し、前記リセットは、

(1) 前記POCの最上位ビット(MSB)のみをリセットすること、または

(2) 前記POCの前記MSBと前記POCの最下位ビット(LSB)との両方をリセットすること

を備え、

復号順序において前記現在AUの後の1つまたは複数のAUの前記第2のレイヤ中の複数のピクチャにおいて、前記現在AUの前記第1のレイヤの前記POCの前記リセットがフルリセットであるかどうか示す第1のフラグの値を設定する、

ように構成され、

前記第1のフラグの前記値は、前記POCが前記POCの前記MSBのみをリセットすることによってリセットされるとき、0に等しく設定され、

前記第1のフラグの前記値は、前記POCが前記POCの前記MSBと前記POCの前記LSBとの両方をリセットすることによってリセットされるとき、1に等しく設定さ

れ、

前記現在 A U 中の前記 1 つまたは複数のレイヤからの前記複数のピクチャが、同じ P O C リセットティング期間を有し、

前記第 1 のフラグの前記値は、前記 P O C をリセットすべきかどうかを示す第 2 のフラグの前記値に、前記 P O C の前記 M S B のみがリセットされるべきであると前記第 2 のフラグの前記値が示すときには前記第 1 のフラグの前記値が 0 に等しく設定され、前記 P O C の前記 M S B と前記 L S B との両方がリセットされるべきであると前記第 2 のフラグの前記値が示すときには前記第 1 のフラグの前記値が 1 に等しく設定されるように、対応する、

装置。

【請求項 2】

前記第 1 のフラグが f u l l _ p o c _ r e s e t _ f l a g である、請求項 1 に記載の装置。

【請求項 3】

前記第 2 のフラグが p o c _ r e s e t _ i d c である、請求項 1 または請求項 2 に記載の装置。

【請求項 4】

前記装置はワイヤレス通信デバイスであり、

少なくとも 1 つの無線アクセス技術 (R A T) に従ってビデオデータを受信するように構成された受信機、ここで、前記ビデオデータが、前記複数のレイヤに関連付けられた前記ビデオ情報を備える、と、

前記少なくとも 1 つの R A T に従って動作するように構成された送信機と、

をさらに備える、請求項 1 ~ 請求項 3 のうちのいずれか一項に記載の装置。

【請求項 5】

前記ワイヤレス通信デバイスがセルラー電話であり、前記受信されたビデオデータが前記受信機によって受信され、セルラー通信規格に従って変調される、請求項 4 に記載の装置。

【請求項 6】

ビデオ情報を符号化する方法であって、

複数のレイヤに関連付けられたビデオ情報を記憶することと、

符号化されるべき現在アクセスユニット (A U) に関連付けられた情報を取得すること、前記現在 A U が前記複数のレイヤのうちの 1 つまたは複数のレイヤからの複数のピクチャを含み、前記複数のレイヤが、少なくとも

(1) I R A P ピクチャを含んでいる第 1 のレイヤと、

(2) ピクチャを含んでいないか、または廃棄可能なピクチャを含んでいる第 2 のレイヤと

を備える、と、

前記現在 A U 中に含まれる前記第 1 のレイヤにおけるピクチャ順序カウント (P O C) のリセットを示し、および前記現在 A U において前記レイヤの前記 P O C の前記リセットを実施すこと、前記リセットは、

(1) 前記 P O C の最上位ビット (M S B) のみをリセットすること、または

(2) 前記 P O C の前記 M S B と前記 P O C の最下位ビット (L S B) との両方をリセットすること

を備える、と、

復号順序において前記現在 A U の後の 1 つまたは複数の A U の前記第 2 のレイヤ中の複数のピクチャにおいて、前記現在 A U の前記第 1 のレイヤの前記 P O C の前記リセットがフルリセットであるかどうか示す第 1 のフラグの値を設定することと、

を備え、

前記第 1 のフラグの前記値は、前記 P O C が前記 P O C の前記 M S B のみをリセットすることによってリセットされるとき、0 に等しく設定され、

前記第1のフラグの前記値は、前記POCが前記POCの前記MSBと前記POCの前記LSBとの両方をリセットすることによってリセットされるとき、1に等しく設定され、

前記現在AU中の前記1つまたは複数のレイヤからの前記複数のピクチャが、同じPOCリセッティング期間を有し、

前記第1のフラグの前記値は、前記POCをリセットすべきかどうかを示す第2のフラグの前記値に、前記POCの前記MSBのみがリセットされるべきであると前記第2のフラグの前記値が示すときには前記第1のフラグの前記値が0に等しく設定され、前記POCの前記MSBと前記LSBとの両方がリセットされるべきであると前記第2のフラグの前記値が示すときには前記第1のフラグの前記値が1に等しく設定されるように、対応する、

方法。

【請求項7】

前記第1のフラグがfull_poc_reset_flagである、請求項6に記載の方法。

【請求項8】

前記第2のフラグがpoc_reset_idcである、請求項6または請求項7に記載の方法。

【請求項9】

コンピュータハードウェアを備えるプロセッサ上で実行されたとき、前記プロセッサに、請求項6～請求項8のうちのいずれか一項に記載の方法を実行させる命令を備える非一時的コンピュータ可読媒体。