

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 4 区分

【発行日】平成20年8月28日(2008.8.28)

【公開番号】特開2002-175603(P2002-175603A)

【公開日】平成14年6月21日(2002.6.21)

【出願番号】特願2001-212957(P2001-212957)

【国際特許分類】

G 1 1 B 5/127 (2006.01)

G 1 1 B 5/29 (2006.01)

G 1 1 B 5/60 (2006.01)

【F I】

G 1 1 B 5/127 X

G 1 1 B 5/29 F

G 1 1 B 5/60 P

【手続補正書】

【提出日】平成20年7月14日(2008.7.14)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】 複数の第 1 の導体および第 2 の導体、前記第 1 の導体を有する第 1 の部分、並びに前記第 1 および第 2 の導体の両方を有する第 2 の部分を含んでおり、第 1 層の第 1 の部分における各第 1 の導体が第 1 の幅で離間し、第 1 層の第 2 の部分における各第 1 および第 2 の導体が前記第 1 の幅より大きな第 2 の幅で離間している、第 1 層と、

第 2 層であって、第 2 層の第 1 および第 2 の部分の間で延在する複数の第 3 の導体を含んでおり、前記第 2 層の第 1 の部分における各第 3 の導体が第 3 の幅で離間し、前記第 2 層の第 2 の部分における各第 3 の導体が前記第 3 の幅より大きな第 4 の幅で離間している、第 2 層と

を備えている多重導体の相互接続キット。

【請求項 2】 第 1 の部分および第 2 の部分を有する第 1 の層と、

第 1 の部分および第 2 の部分を有する第 2 の層であって、前記第 2 の層の第 1 の部分が前記第 1 の層の第 1 の部分に隣接して配置され、前記第 2 の層の第 2 の部分が前記第 1 の層の第 2 の部分に隣接して配置される、第 2 の層と、

前記第 1 の層の第 1 および第 2 の部分の間で延在するとともに、前記第 1 の層の第 1 の部分にそれぞれ接続点を有する複数の第 1 の導体と、

前記第 1 の層の第 2 の部分に設けられるとともに、前記第 1 の層の第 2 の部分にそれぞれ接続点を有する複数の第 2 の導体と、

前記第 2 の層に設けられるとともに、前記第 2 の層の第 1 および第 2 の部分にそれぞれ複数の接続点を有する第 3 の導体と

を備えており、

前記第 1 の層の第 2 の部分に設けられる前記複数の第 2 の導体が、前記第 2 の層の前記第 2 の部分に設けられる複数の第 3 の導体と、それぞれ前記第 2 および第 3 の導体の接続点を介して導電結合されている、多重導体の相互接続キット。

【請求項 3】 1 つ以上の読み取り / 書き込み素子を含むテープ支承面、および前記読み取り / 書き込み素子を複数の接続点に結合するための複数の導電性トレースを有するトランスデューサヘッドと、

第 1 の部分および第 2 の部分を有する第 1 の多重導体の層と、

第 1 の部分および第 2 の部分を有するとともに、前記第 2 の層の第 1 の部分が前記第 1 の層の第 1 の部分に隣接して配置され、前記第 2 の層の第 2 の部分が前記第 1 の層の第 2 の部分に隣接して配置される、第 2 の多重導体の層と、

前記第 1 の層の第 1 および第 2 の部分の間で延在するとともに、前記第 1 の層の第 1 の部分にそれぞれ接続点を有する複数の第 1 の導体と、

前記第 1 の層の第 2 の部分に設けられるとともに、前記第 1 の層の第 2 の部分にそれぞれ接続点を有する複数の第 2 の導体と、

前記第 2 の層に設けられるとともに、前記第 2 の層の第 1 および第 2 の部分にそれぞれ複数の接続点を有する第 3 の導体と、

前記第 2 の層の第 2 の部分に設けられる 1 つの接続点に、前記第 1 の層の第 2 の部分に設けられる 1 つの接続点を、それぞれ結合するための第 4 の導体と、

前記トランスデューサヘッドの 1 つの接続点に、前記第 1 の層の第 1 の部分に設けられる 1 つの接続点、または前記第 2 の層の第 1 の部分に設けられる 1 つの接続点を、それぞれ結合するための第 5 の導体と

を備えている多重導体の相互接続キット。