

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成 25 年 8 月 15 日 (2013.8.15)

【公表番号】特表 2013-506367 (P2013-506367A)

【公表日】平成 25 年 2 月 21 日 (2013.2.21)

【年通号数】公開・登録公報 2013-009

【出願番号】特願 2012-531250 (P2012-531250)

【国際特許分類】

H 0 4 W 28/04 (2009.01)

H 0 4 W 16/26 (2009.01)

【F I】

H 0 4 Q 7/00 2 6 3

H 0 4 Q 7/00 2 3 1

【手続補正書】

【提出日】平成 25 年 6 月 28 日 (2013.6.28)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

通信のためのフレームにおいて、データの送信に使用可能な複数のサブフレームを特定するステップと、

ハイブリッド自動再送要求 (H A R Q) の処理単位である H A R Q プロセスの個数を選択するステップと、

前記特定された複数のサブフレームに対して、前記選択された個数の H A R Q プロセスを順にマッピングするステップと、

前記選択された個数の H A R Q プロセスがマッピングされた複数のサブフレームを含むフレームを送信するステップと、

を備える再送要求方法。

【請求項 2】

前記 H A R Q プロセスの個数の選択は、同一の H A R Q プロセスの送信間隔である往復時間が、システムの最小往復時間よりも大きくなる H A R Q プロセスの個数の中から、最小の数が選択されるように行われる、

請求項 1 に記載の再送要求方法。

【請求項 3】

前記 H A R Q プロセスの個数は、他の装置から自装置へ送信されるインジケータによって示される、

請求項 1 に記載の再送要求方法。

【請求項 4】

前記インジケータはバックホールダウンリンクサブフレーム構成内で送信される、

請求項 3 に記載の再送要求方法。

【請求項 5】

前記バックホールダウンリンクサブフレームの 4 サブフレーム後の位置に、前記バックホールダウンリンクサブフレームに対応するバックホールアップリンクサブフレームが配置される、

請求項 4 に記載の再送要求方法。

**【請求項 6】**

前記 H A R Q は、中継ノードからネットワークノードに対するアップリンクの再送要求である、

請求項 1 から 5 のいずれか一項に記載の再送要求方法。

**【請求項 7】**

通信のためのフレームにおいて、データの送信に使用可能な複数のサブフレームを特定する特定部と、

ハイブリッド自動再送要求 ( H A R Q ) の処理単位である H A R Q プロセスの個数を選択する選択部と、

前記特定された複数のサブフレームに対して、前記選択された個数の H A R Q プロセスを順にマッピングするマッピング部と、

前記選択された個数の H A R Q プロセスがマッピングされた複数のサブフレームを含むフレームを送信する送信部と、

を備える再送要求装置。

**【請求項 8】**

前記選択部は、前記 H A R Q プロセスの個数として、同一の H A R Q プロセスの送信間隔である往復時間が、システムの最小往復時間よりも大きくなる H A R Q プロセスの個数の中から、最小の数を選択する、

請求項 7 に記載の再送要求装置。

**【請求項 9】**

前記 H A R Q プロセスの個数は、他の装置から自装置へ送信されるインジケータによって示される、

請求項 7 に記載の再送要求装置。

**【請求項 10】**

前記インジケータはバックホールダウンリンクサブフレーム構成内で送信される、

請求項 9 に記載の再送要求装置。

**【請求項 11】**

前記バックホールダウンリンクサブフレームの 4 サブフレーム後の位置に、前記バックホールダウンリンクサブフレームに対応するバックホールアップリンクサブフレームが配置される、

請求項 10 に記載の再送要求装置。

**【請求項 12】**

前記 H A R Q は、中継ノードからネットワークノードに対するアップリンクの再送要求である

請求項 7 から 11 のいずれか一項に記載の再送要求装置。

**【請求項 13】**

通信のためのフレームにおいて、データの送信に使用可能な複数のサブフレームを特定する処理と、

ハイブリッド自動再送要求 ( H A R Q ) の処理単位である H A R Q プロセスの個数を選択する処理と、

前記特定された複数のサブフレームに対して、前記選択された個数の H A R Q プロセスを順にマッピングする処理と、

前記選択された個数の H A R Q プロセスがマッピングされた複数のサブフレームを含むフレームを送信する処理と、

を制御する集積回路。