

【公報種別】 特許法第 17 条の 2 の規定による補正の掲載
【部門区分】 第 7 部門第 3 区分
【発行日】 平成 18 年 6 月 15 日 (2006.6.15)

【公表番号】 特表 2005-524298 (P2005-524298A)
【公表日】 平成 17 年 8 月 11 日 (2005.8.11)
【年通号数】 公開・登録公報 2005-031
【出願番号】 特願 2004-500503 (P2004-500503)
【国際特許分類】

H O 4 N 5/44 (2006.01)

H O 4 N 5/445 (2006.01)

【F I】

H O 4 N 5/44 A

H O 4 N 5/445 Z

【手続補正書】

【提出日】 平成 18 年 4 月 21 日 (2006.4.21)

【手続補正 1】

【補正対象書類名】 特許請求の範囲

【補正対象項目名】 全文

【補正方法】 変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

映像信号処理装置の制御方法であって、

前記映像信号処理装置に接続されている複数の周辺装置のリストと前記映像信号処理装置のアナログ入力 of のリストを有する画面表示を提供するステップと、

前記画面表示上のユーザ選択に応答して、前記複数の周辺装置の選択された一の周辺装置のアナログ出力と選択されたアナログ入力を関連付けるステップと、
から構成されることを特徴とする方法。

【請求項 2】

請求項 1 記載の制御方法であって、さらに、

デジタルデータバスの設定モード中、前記複数の周辺装置の各々から識別情報を受信するステップを備え、

前記画面表示を提供するステップは、前記画面表示上に前記識別情報のリストを提供することを特徴とする方法。

【請求項 3】

請求項 2 記載の制御方法であって、さらに、

前記映像信号処理装置を前記複数の周辺装置と接続するステップを有し、

前記複数の周辺装置の各々は、デジタル出力とアナログ出力とを有し、

前記映像信号処理装置は、デジタルデータバスネットワーク接続を介し前記複数の周辺装置のデジタル出力に接続され、

前記映像信号処理装置は、前記関連付けるステップにおいて確立される前記映像信号処理装置の関連付けされたアナログ入力を介し、前記複数の周辺装置の各アナログ出力に接続される、
ことを特徴とする方法。