

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl. 5
H03M 1/66

(11) 공개번호 특 1992-0020862
(43) 공개일자 1992년 11월 21일

(21) 출원번호 특 1992-0006749
(22) 출원일자 1992년 04월 22일

(30) 우선권주장 91-099317 1991년04월30일 일본(JP)
(71) 출원인 가부시키가이샤 도시바 아오이죠이치
일본국 가나가와현 가와사키시 사이와이구 호리가와정 72번지
(72) 발명자 다카쿠라 히로시
일본국 가나가와현 가와사키시 사이와이구 호리가와정 580번 1호 가부시키
가이샤 도시바 반도체시스템 기술센터내
야마구치 아키라
일본국 가나가와현 가와사키시 사이와이구 호리가와정 580번 1호 가부시키
가이샤 도시바 반도체시스템 기술센터내
아이다 데츠야
일본국 가나가와현 가와사키시 사이와이구 호리가와정 580번 1호 가부시키
가이샤 도시바 반도체시스템 기술센터내
(74) 대리인 김윤배, 이범일

심사청구 : 있음

(54) 디지탈/아날로그 변환기

요약

내용 없음.

대표도

도 1

명세서

[발명의 명칭]

디지털/아날로그 변환기

[도면의 간단한 설명]

제1도는 본 발명의 제1실시예에 따른 디지털/아날로그변환기의 구성을 나타낸 회로도.

제2도는 제1도의 회로동작에서의 디지털 데이터로부터 아날로그신호가 출력될 때까지의 계통도.

제3도는 제1도의 회로동작을 나타낸 타이밍도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

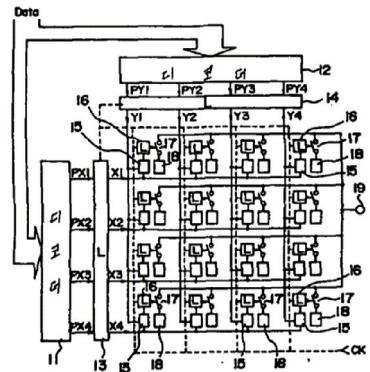
디지털신호가 입력되는 X방향의 디코더(11:51) 및 Y방향의 디코더(12:52)와, 상기 X방향과 Y방향의 2차원 평면상에서 매트릭스형상으로 배치된 소정의 아날로그값을 갖는 신호원(18:56), 상기 각각의 신호원(18:56)과 이 각각의 신호원(18:56)에 접속경로를 갖춘 아날로그출력단자(19:57)간에 각각 삽입된 스위치수단(17:55), 상기 스위치수단(17:55)과 인접하도록 상기 신호원(18:56)과 동등한 갯수만큼 매트릭스형상으로 배치되어 상기 X방향의 디코더(11:51) 및 Y방향의 디코더(12:52)의 출력신호를 취입해서 이 디코더(11, 12:51, 52)의 출력신호에 따라 상기 각각의 스위치수단(17:55)을 제어하는 제어신호를 생성하는 스위치제어회로(15:53) 및, 상기 각각의 스위치제어회로(15:53)에 부가되어 상기 스위치제어회로(15:53)로부터의 제어신호를 래치시키고, 소정의 동기신호에 의해 상기 스위치제어회로(15:53)로부터의 제어신호를 상기 각각의 스위치수단(17:55)에 전달하는 래치회로(16:54)

를 구비하여 이루어진 것을 특징으로 하는 디지털/아날로그 변환기.

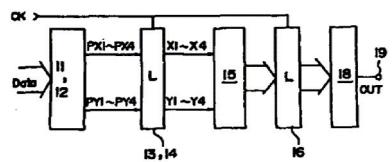
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도연

도면1



도면2



도면3

