

【公報種別】特許法第 17 条の 2 の規定による補正の掲載  
 【部門区分】第 6 部門第 3 区分  
 【発行日】平成 29 年 2 月 16 日 (2017.2.16)

【公表番号】特表 2016-515266 (P2016-515266A)  
 【公表日】平成 28 年 5 月 26 日 (2016.5.26)  
 【年通号数】公開・登録公報 2016-032  
 【出願番号】特願 2016-501291 (P2016-501291)  
 【国際特許分類】

**G 0 6 F 15/82 (2006.01)**

【F I】

G 0 6 F 15/82 6 1 0 G

G 0 6 F 15/82 6 5 0 C

【手続補正書】

【提出日】平成 29 年 1 月 13 日 (2017.1.13)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

第一の複数のデータ線及び第二の複数のデータ線を備えており、前記第一の複数のデータ線が、前記第二の複数のデータ線と平行にデータを提供するように構成され、前記第一の複数のデータ線は、前記第二の複数のデータ線と異なる、データバスと、

前記第一の複数のデータ線に結合された第一のステートマシンエンジンと、

前記第二の複数のデータ線に結合された第二のステートマシンエンジンと、を備えており、前記第一のステートマシンエンジンは、前記第二のステートマシンエンジンと異なり、前記第二のステートマシンエンジンが前記第二の複数のデータ線からデータストリームの第二の部分を受信するのと平行に、前記第一のステートマシンエンジンが前記第一の複数のデータ線から前記データストリームの第一の部分を受信するように構成されており、前記データストリームの前記第一の部分は、前記データストリームの前記第二の部分と異なり、

前記第二のステートマシンエンジンが、前記データストリームの前記第二の部分を前記第一のステートマシンエンジンに提供するように構成されており、前記第一のステートマシンエンジンが、前記データストリームの前記第一の部分及び前記データストリームの前記第二の部分を解析するように構成された、装置。

【請求項 2】

前記第一及び第二のステートマシンエンジンの各々が、複数のコンフィギュラブル素子を有するそれぞれのステートマシンラチスを備えており、前記複数のコンフィギュラブル素子の各々が、前記データストリームの少なくとも一部を解析し、前記解析の結果を出力するように構成された複数のセルを備えた、請求項 1 の装置。

【請求項 3】

前記第一のステートマシンエンジン及び前記第二のステートマシンエンジンに結合されたアドレスバスを備えた、請求項 1 の装置。

【請求項 4】

前記第一及び第二のステートマシンエンジンが、前記アドレスバスから信号を平行に受信するように構成された、請求項 3 の装置。

【請求項 5】

前記第一のステートマシンエンジンに結合された第一の制御線、及び前記第二のステートマシンエンジンに結合された第二の制御線を備えており、前記第二のステートマシンエンジンが前記第二の制御線から第二の組の信号を受信すると平行に、前記第一のステートマシンエンジンが、前記第一の制御線から第一の組の信号を受信するように構成された、請求項 1 の装置。

【請求項 6】

前記データバスが、第三の複数のデータ線、第四の複数のデータ線、第五の複数のデータ線、第六の複数のデータ線、第七の複数のデータ線、及び第八の複数のデータ線を備えており、前記第一の複数のデータ線が、前記第二の複数のデータ線、前記第三の複数のデータ線、前記第四の複数のデータ線、前記第五の複数のデータ線、前記第六の複数のデータ線、前記第七の複数のデータ線、及び前記第八の複数のデータ線と平行にデータを提供するように構成された、請求項 1 の装置。

【請求項 7】

前記第三の複数のデータ線に結合された第三のステートマシンエンジンと、  
前記第四の複数のデータ線に結合された第四のステートマシンエンジンと、  
前記第五の複数のデータ線に結合された第五のステートマシンエンジンと、  
前記第六の複数のデータ線に結合された第六のステートマシンエンジンと、  
前記第七の複数のデータ線に結合された第七のステートマシンエンジンと、  
前記第八の複数のデータ線に結合された第八のステートマシンエンジンと、を備えた、  
請求項 6 の装置。

【請求項 8】

前記第二のステートマシンエンジンが前記第二の複数のデータ線から前記データストリームの前記第二の部分を受信し、前記第三のステートマシンエンジンが前記第三の複数のデータ線から前記データストリームの第三の部分を受信し、前記第四のステートマシンエンジンが前記第四の複数のデータ線から前記データストリームの第四の部分を受信し、前記第五のステートマシンエンジンが前記第五の複数のデータ線から前記データストリームの第五の部分を受信し、前記第六のステートマシンエンジンが前記第六の複数のデータ線から前記データストリームの第六の部分を受信し、前記第七のステートマシンエンジンが前記第七の複数のデータ線から前記データストリームの第七の部分を受信し、かつ前記第八のステートマシンエンジンが前記第八の複数のデータ線から前記データストリームの第八の部分を受信すると平行に、前記第一のステートマシンエンジンが前記第一の複数のデータ線から前記データストリームの前記第一の部分を受信するように構成された、  
請求項 7 の装置。

【請求項 9】

前記第三のステートマシンエンジンが、前記データストリームの前記第三の部分を前記第一のステートマシンエンジンに提供するように構成されており、前記第四のステートマシンエンジンが、前記データストリームの前記第四の部分を前記第一のステートマシンエンジンに提供するように構成されており、前記第五のステートマシンエンジンが、前記データストリームの前記第五の部分を前記第一のステートマシンエンジンに提供するように構成されており、前記第六のステートマシンエンジンが、前記データストリームの前記第六の部分を前記第一のステートマシンエンジンに提供するように構成されており、前記第七のステートマシンエンジンが、前記データストリームの前記第七の部分を前記第一のステートマシンエンジンに提供するように構成されており、前記第八のステートマシンエンジンが、前記データストリームの前記第八の部分を前記第一のステートマシンエンジンに提供するように構成されており、そして前記第一のステートマシンエンジンが、前記データストリームの前記第三の部分、前記データストリームの前記第四の部分、前記データストリームの前記第五の部分、前記データストリームの前記第六の部分、前記データストリームの前記第七の部分、及び前記データストリームの前記第八の部分を解析するように構成された、請求項 8 の装置。

【請求項 10】

前記第一のステートマシンエンジンが、前記データストリームの前記第一の部分を格納するように構成された第一のバッファを備えており、前記第二のステートマシンエンジンが、前記データストリームの前記第二の部分を格納するように構成された第二のバッファを備えた、請求項 1 の装置。

【請求項 1 1】

前記第一のステートマシンエンジンが、前記データストリームの前記第一の部分及び前記データストリームの前記第二の部分を格納するように構成された第三のバッファを備えた、請求項 1 0 の装置。

【請求項 1 2】

前記第二のステートマシンエンジンから前記データストリームの前記第二の部分を受信し、前記データストリームの前記第二の部分を前記第一のステートマシンエンジンに提供するように構成されたバッファインターフェイスを備えた、請求項 1 の装置。

【請求項 1 3】

前記バッファインターフェイスが、前記第一のステートマシンエンジン及び前記第二のステートマシンエンジンの少なくとも一方に命令を提供するように構成された、請求項 1 2 の装置。

【請求項 1 4】

前記第一のステートマシンエンジンが、前記バッファインターフェイスに提供された第一の組のデータをラッチするように構成された第一のバッファを備えており、前記第二のステートマシンエンジンが、前記バッファインターフェイスに提供された第二の組のデータをラッチするように構成された第二のバッファを備えた、請求項 1 2 の装置。

【請求項 1 5】

前記第一のバッファが、第一の所定間隔において前記第一の組のデータをラッチするように構成されており、前記第二のバッファが、第二の所定間隔において前記第二の組のデータをラッチするように構成された、請求項 1 4 の装置。

【請求項 1 6】

モジュールを備えた、請求項 1 の装置。

【請求項 1 7】

データ解析システムを備えた、請求項 1 の装置。

【請求項 1 8】

前記第一及び第二のステートマシンエンジンの各々が別個のチップを備えた、請求項 1 の装置。

【請求項 1 9】

第一のステートマシンエンジンにおいて、データバスのうちの第一の複数のデータ線からデータストリームの第一の部分を受信することと、

第二のステートマシンエンジンにおいて、前記データバスのうちの第二の複数のデータ線から前記データストリームの第二の部分を受信することであって、前記第一のステートマシンエンジンは前記第二のステートマシンエンジンと異なり、前記データストリームの前記第一の部分は、前記データストリームの前記第二の部分と異なり、前記第一の複数のデータ線は、前記第二の複数のデータ線と異なり、前記第一のステートマシンエンジンが前記データストリームの前記第一の部分を受信するのと平行に、前記データストリームの前記第二の部分が前記第二のステートマシンエンジンにおいて受信される、ことと、

前記第二のステートマシンエンジンから前記データストリームの前記第二の部分を前記第一のステートマシンエンジンに提供することと、を含む、データ解析方法。

【請求項 2 0】

前記第一のステートマシンエンジンを使用して、前記データストリームの前記第一の部分及び前記データストリームの前記第二の部分を解析することを含む、請求項 1 9 の方法。

【請求項 2 1】

前記第一のステートマシンエンジンの第一のメモリアドレス、及び前記第二のステート

マシンエンジンの第二のメモリアドレスをパラレルに選択するためのアドレス信号を、前記第一及び第二のステートマシンエンジンにおいて受信することを含む、請求項 19 の方法。

【請求項 22】

前記第一のメモリアドレスが前記第二のメモリアドレスと等しい、請求項 21 の方法。

【請求項 23】

前記データストリームの前記第一の部分と前記データストリームの前記第二の部分は、データの等しくない量を含み、前記データストリームの前記第一の部分、前記データストリームの前記第二の部分、又は、その両方は、前記データストリームの前記第一の部分と前記データストリームの前記第二の部分が等しいデータ量を含むまで、データパディングを用いて調整される、請求項 1 に記載の装置。

【請求項 24】

前記データパディングは、データが、所定の間隔で、データブロック内から始まる、及び / 又は、データブロック内で止まるように、前記データストリームの前記第一の部分、前記データストリームの前記第二の部分、又は、その両方の、あるデータセグメントの間に追加される、請求項 23 に記載の装置。