

ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ(12) **ЗАЯВКА НА ИЗОБРЕТЕНИЕ**

(21)(22) Заявка: 2012103227/08, 01.06.2010

Приоритет(ы):

(30) Конвенционный приоритет:
01.07.2009 DE 102009027369.7

(43) Дата публикации заявки: 10.08.2013 Бюл. № 22

(85) Дата начала рассмотрения заявки РСТ на
национальной фазе: 01.02.2012(86) Заявка РСТ:
EP 2010/057649 (01.06.2010)(87) Публикация заявки РСТ:
WO 2011/000651 (06.01.2011)

Адрес для переписки:

105082, Москва, Спартаковский пер., 2, стр.1,
секция 1, этаж 3, "ЕВРОМАРКПАТ"

(71) Заявитель(и):

РОБЕРТ БОШ ГМБХ (DE)

(72) Автор(ы):

ФОЙХТЕР Вильфрид (DE),
ХЕЙЛЬ Андреас (DE)(54) **СПОСОБ И СИСТЕМА ДЛЯ УПРАВЛЕНИЯ ПО МЕНЬШЕЙ МЕРЕ ОДНИМ
ИСПОЛНИТЕЛЬНЫМ ОРГАНОМ**

(57) Формула изобретения

1. Способ управления по меньшей мере одним исполнительным органом (11) посредством двух блоков управления (А, В) и логической схемы (13) выбора, причем каждый из блоков управления (А, В) выполнен с возможностью воздействия на исполнительный орган (11), каждый из блоков управления (А, В) выполняет самодиагностику, в зависимости от результатов которой каждый из блоков управления (А, В) генерирует по меньшей мере один сигнал активизации (АА, АВ, ВА, ВВ), указывающий на то, который из блоков управления (А, В) должен быть активизирован, а логическая схема (13) выбора активизирует, в зависимости от сигналов активизации (АА, АВ, ВА, ВВ), один из двух блоков управления (А, В) для воздействия на исполнительный орган (11), отличающийся тем, что каждый из двух блоков управления (А, В) генерирует два сигнала активизации (АА, АВ, ВА, ВВ), причем каждый из этих двух сигналов активизации (АА, АВ, ВА, ВВ) относится к одному из двух блоков управления (А, В), а оба сигнала активизации (АА, АВ, ВА, ВВ) указывают на то, должен ли быть активизирован соответствующий блок управления (А, В) или нет.

2. Способ по п.1, в котором логическая схема (13) выбора проверяет, являются ли сигналы активизации, полученные от обоих блоков управления (А, В), правдоподобными, и активизирует один из блоков управления, если сигнал(-ы) активизации другого блока управления является(-ются) неправдоподобным(-и).

3. Способ по п.2, в котором блок управления активизируют даже в том случае, если

он сам не желает активизации.

4. Способ по п.1, в котором логическая схема (13) выбора проверяет, являются ли сигналы активизации, полученные от обоих блоков управления (А, В), правдоподобными, и активизирует один из блоков управления, если все сигналы активизации являются неправдоподобными.

5. Способ по одному из предыдущих пунктов, в котором активизируется тот блок управления, который согласованно указан обоими блоками управления (А, В) как подлежащий активизации.

6. Способ по п.1, в котором по меньшей мере один из двух блоков управления (А, В) содержит процессор (21) и сторожевую схему (22), причем сторожевая схема (22) непрерывно проверяет процессор (21) на наличие возможных ошибок и в случае обнаружения ошибки генерирует сигнал ошибки (F), в зависимости от которого генерируется(-ются) сигнал(-ы) активизации соответствующего блока управления.

7. Система (10) для управления по меньшей мере одним исполнительным органом (11), содержащая два блока управления (А, В) и логическую схему (13) выбора, причем каждый из блоков управления (А, В) выполнен с возможностью воздействия на исполнительный орган (11) и способен выполнять самодиагностику, в зависимости от результатов которой каждый из блоков управления (А, В) способен генерировать по меньшей мере один сигнал активизации (АА, АВ, ВА, ВВ), указывающий на то, который из блоков управления (А, В) должен быть активизирован, отличающаяся тем, что каждый из блоков управления (А, В) способен генерировать два сигнала активизации (АА, АВ, ВА, ВВ), причем каждый из этих двух сигналов активизации (АА, АВ, ВА, ВВ) относится к одному из двух блоков управления (А, В), а оба сигнала активизации (АА, АВ, ВА, ВВ) указывают на то, должен ли быть активизирован соответствующий блок управления (А, В) или нет, а логическая схема (13) выбора способна активизировать, в зависимости от сигналов активизации (АА, АВ, ВА, ВВ), один из двух блоков управления (А, В) для воздействия на исполнительный орган (11).

8. Система (10) по п.7, в которой в логической схеме (13) выбора реализована таблица, в которой для каждой комбинации сигналов активизации (АА, АВ, ВА, ВВ) указан блок управления, подлежащий активизации.

9. Система (10) по п.7, в которой по меньшей мере один из двух блоков управления (А, В) содержит процессор (21) и сторожевую схему (22), причем сторожевая схема (22) способна непрерывно проверять процессор (21) на наличие возможных ошибок и в случае обнаружения ошибки способна генерировать сигнал ошибки (F), в зависимости от которого генерируется(-ются) сигнал(-ы) активизации соответствующего блока управления.

10. Система (10) по одному из пп.7-9, в которой блоки управления (А, В) предусмотрены для управления исполнительным органом и/или регулирования исполнительного органа, в частности исполнительного органа двигателя внутреннего сгорания.

RU 2012103227 A

RU 2012103227 A