

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl. ⁵ H04M 11/06	(11) 공개번호 특 1990-0019447	(43) 공개일자 1990년 12월 24일
(21) 출원번호	특 1989-0007234	
(22) 출원일자	1989년 05월 30일	
(71) 출원인	재단법인 한국전자통신연구소 경상현 대전직할시 서구 가정동 161	
(72) 발명자	권오욱 대전직할시 유성구 가정동 236-1 이중수 대전직할시 중구 오류동 삼성아파트 10-701 정주홍 대전직할시 중구 대웅 3동 391-5 김지홍 대전직할시 유성구 가정동 236-1 이명호 경기도 김포군 고촌면 태리 582	
(74) 대리인	박해천	

심사청구 : 있음

(54) 비디오폰 시스템

요약

내용 없음

대표도

도 1

명세서

[발명의 명칭]

비디오폰 시스템

[도면의 간단한 설명]

제 1도는 본 발명의 하드웨어 구조도이다.

본 내용은 요부공개 건이므로 전문내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

협대역 대지를 망에서 사용되는 비디오폰 시스템에 있어서, 각 모듈간의 제어 통신 및 동기 기능을 위한 시스템 버스로 사용되는 VME 버스 수단(1), 상기 VME 버스수단(1)에 연결되어 카메라로 부터의 입력신호를 처리하여 표준영상 포맷으로 바꾸거나 복호화된 영상을 TV 모니터에 나타나게 해주는 전/후 처리장치(2), 상기 전/후 처리장치(2)에 연결되어 표준 포맷으로 변환된 영상을 저장하는 프레임 메모리 장치(3), 영상 부호화 및 복호화된 기능을 하기 위해 다수의 처리요소(PE)로 구성되어 있는 소스코덱장치(5), 상기 VME버스수단(1) 및 상기 소스코덱장치(5)에 연결되어 호스트와 상기 처리요소 간 또는 처리요소와 처리요소간의 동기 및 통신을 위해 메시지 보관 기능을 하는 공통 메모리 장치(4), 상기 VME버스수단(1)에 연결되어 부호화된 영상 데이터의 순방향 오류를 정정한 후 종합 정보 통신망에 접속시키기 위해 프레임 구조를 만들어 주는 기능과 그 역기능을 수행하는 망 접속장치(7), 및 상기 프레임메모리 장치(3), 소스코덱장치(5), 및 망접속장치(7)에 연결되어 고속의 영상 데이터를 이동하기 위한 이미지 버스수단(8)으로 구성된 것을 특징으로 하는 비디오폰 시스템.

청구항 2

제1항에 있어서, 상기 소스코덱장치(5) 내의 각 처리요소(PE) 간 통신방식은 파이프라인을 채택한 것을 특징으로 하는 비디오폰 시스템.

청구항 3

제1항에 있어서, 상기 소스코덱장치(5)내의 처리요소(PE)는 디지털 신호처리(DSP)칩을 포함하고 있는 것을 특징으로 하는 비디오폰 시스템.

청구항 4

제1항에 있어서, 상기 이미지 버스수단(8)은 상기 프레임 메모리장치(3)로 부터의 영상데이터를 8비트씩 이동시키는 것을 특징으로 하는 비디오폰 시스템.

청구항 5

제1항에 있어서, 상기 VME 버스수단(1) 및 망접속 장치(7)에 연결되어 상기 소스코덱장치(5)와 망접속장치(7)로 부터의 영상정보를 일시적으로 저장하는 TX/RX 버퍼 장치(6)를 더 포함하는 것을 특징으로 하는 비디오폰 시스템.

청구항 6

제1항에 있어서, 상기 이미지버스수단(8) 및 망접속장치(7)에 연결되어 상기 소스코덱장치(5)와 망접속장치(7)로부터의 영상정보를 일시적으로 저장하는 TX/RX 버퍼 장치(6)를 더 포함하는 것을 특징으로 하는 비디오폰 시스템.

청구항 7

제1항에 있어서, 상기 VME 버스수단(1), 이미지 버스수단(8), 및 망접속 장치(7)에 연결되어 상기 소스코덱장치(5)와 망접속 장치(7)로 부터의 영상 정보를 일시적으로 저장하는 TX/RX 버퍼장치(6)를 더 포함하는 것을 특징으로 하는 비디오폰 시스템.

청구항 8

제1항에 있어서, 상기 전/후 처리장치(2)와 프레임 메모리 장치(3)와의 통신은 수평수직동기신호/데이터 유효시간표시신호, 클럭신호, 8비트의 명암정보신호, 및 8비트의 제1, 제2 색차신호에 의해 이루어지는 것을 특징으로 하는 비디오폰 시스템.

청구항 9

제1항에 있어서, 상기 프레임 메모리 장치(3)를 이중(dual) 포트 구성한 것을 특징으로 하는 비디오폰 시스템.

청구항 10

제1항에 있어서, 상기 공통 메모리 장치(3)는 플래그를 포함하고 있으며, 상기 플래그 조작에 의해 상기 소스코덱장치(5)내의 처리요소들 간의 동기를 맞추도록 구성한 것을 특징으로 하는 비디오폰 시스템.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1

