

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl. ⁴ H03F 3/04	(11) 공개번호 특 1989-0013875	(43) 공개일자 1989년 09월 26일
(21) 출원번호	특 1989-0001262	
(22) 출원일자	1989년 02월 03일	
(30) 우선권주장	8800274 1988년 02월 05일 네덜란드(NL)	
(71) 출원인	엔.브이.필립스 글로아이라펜파브리켄 이반 밀러 레르너 네덜란드왕국, 아인드호펜, 그로네보드세베그 1	
(72) 발명자	마르티누스 요셉 반 덴 분젤라르 네덜란드왕국, 니에메겐, 게르스트베그 2	
(74) 대리인	이병호, 최달용	

심사청구 : 없음

(54) 증폭기 장치

요약

내용 없음.

대표도

도 1

명세서

[발명의 명칭]

증폭기 장치

[도면의 간단한 설명]

제1도는 본 발명에 따른 장치의 기본 다이어그램,

제2도는 본 발명에 따른 장치의 실시예에 대한 도면.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

입력신호를 증폭시키기 위하여 두 전원단자 사이에 직렬로 배열되는 주전류 통로가 있는 두 출력 트랜지스터를 구비하는 증폭기 배열과, 제어장치에 인가된 제어신호에 응답하여 증폭기 배열의 입력신호를 감쇄시키는 제어장치를 포함하는 장치가 증폭기 배열의 출력 트랜지스터중 적어도 하나가 포화될때 검출신호를 발생시키는 검출장치를 더 포함하며, 상기 제어장치는 검출장치로부터의 검출신호에 응답하여 입력신호를 감쇄시키는데 적합되어 있는 것을 특징으로 하는 증폭기 장치.

청구항 2

입력신호를 증폭시키기 위하여 두 전원단자 사이에 직렬로 배열되어 있는 주-전류 통로를 갖고 있는 두 출력 트랜지스터를 포함하는 직접 증폭기 배열에 있어서, 상기 증폭기 배열은 증폭기 배열의 출력 트랜지스터중 적어도 하나가 포화가 될때 검출신호를 발생시키는 검출장치를 갖추고 있는 것을 특징으로 하는 직접 증폭기 장치.

청구항 3

제1항 또는 2항에 있어서, 검출장치는 저항에 의해 관련 출력 트랜지스터의 제어 전극에 연결된 비반전 입력부과, 기준전위점에 결합된 반전 입력과, 검출장치의 출력을 구성하는 출력을 갖고 있는 반전 전원 증폭기를 포함하는 것을 특징으로 하는 증폭기 장치.

청구항 4

제2항에 있어서, 비교기는 관련 출력 트랜지스터의 전도형과는 반대인 트랜지스터를 포함하며, 이 트랜

지스터의 에미터는 비반전 입력부를 구성하고, 그것의 베이스는 반전 입력부를 구성하는 것을 특징으로 하는 증폭기 장치.

청구항 5

제3 또는 4항에 있어서, 저항은 관련 출력 트랜지스터의 고유 베이스 저항으로 구성되는 것을 특징으로 하는 증폭기 장치.

청구항 6

제3,4,5항에 있어서, 반전 전류 증폭기는 전류 미러에 의해 구성되는 것을 특징으로 하는 증폭기 장치.

청구항 7

제6항에 있어서, 전류 미러는 그것의 콜렉터와 입력부에 연결되어 있고 또한 전류 미러의 출력을 구성하는 콜렉터를 갖고 있는 또 한 트랜지스터의 베이스에 연결되어 있는 베이스를 갖고 있는 트랜지스터를 포함하는 것을 특징으로 하는 증폭기 장치.

청구항 8

제1,3,4,5,6 또는 7항중 임의 한 항에 있어서, 검출장치의 출력은 적분기에 의해 제어장치의 제어 입력부에 연결되어 있는 것을 특징으로 하는 증폭기 장치.

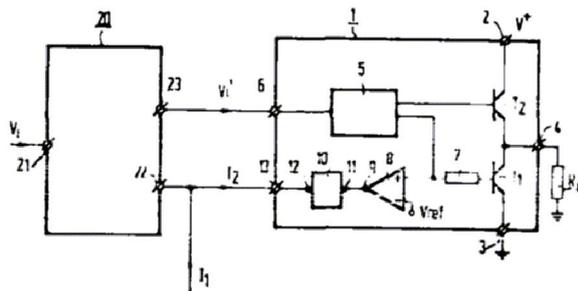
청구항 9

제7항에 있어서, 적분기는 검출장치와 제1전원 단자 사이에 연결된 캐패시터와 저항의 직렬 배열을 포함하며, 상기 저항과 캐패시터 사이의 접합점은 제어 입력과, 저항에 의해 제2전원 단자에 연결되어 있는 것을 특징으로 하는 증폭기 장치.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2

