

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 6 部門第 4 区分
 【発行日】平成 19 年 7 月 26 日 (2007.7.26)

【公開番号】特開 2001-357672(P2001-357672A)
 【公開日】平成 13 年 12 月 26 日 (2001.12.26)
 【出願番号】特願 2000-178105(P2000-178105)
 【国際特許分類】

G 1 1 C 11/407 (2006.01)

G 0 6 F 12/00 (2006.01)

G 1 1 C 7/00 (2006.01)

【F I】

G 1 1 C 11/34 3 6 2 S

G 0 6 F 12/00 5 5 0 E

G 1 1 C 7/00 3 1 1 E

【手続補正書】

【提出日】平成 19 年 6 月 11 日 (2007.6.11)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】省消費電力型メモリモジュール及び計算機システム

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】 複数の省消費電力対応型メモリデバイスと、前記メモリデバイスへの信号をバッファリングするための複数のレジスタを備える省消費電力型メモリモジュールにおいて、

前記レジスタの少なくとも一部のレジスタを出力制御機能付きレジスタで構成するとともに、前記出力制御機能付きレジスタの出力値を制御するための信号線を有することを特徴とする省消費電力型メモリモジュール。

【請求項 2】 請求項 1 記載の省消費電力型メモリモジュールにおいて、メモリデバイスの消費電力を制御するための信号線が前記出力制御機能付きレジスタの出力値を制御するための信号線を兼ねることを特徴とする省消費電力型メモリモジュール。

【請求項 3】 請求項 1 記載の省消費電力型メモリモジュールにおいて、チップセレクト信号線が前記出力制御機能付きレジスタの出力値を制御するための信号線を兼ねることを特徴とする省消費電力型メモリモジュール。

【請求項 4】 請求項 1 乃至 3 のいずれか 1 項に記載の省消費電力型メモリモジュールを搭載した計算機システム。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 1

【補正方法】変更

【補正の内容】

【0 0 0 1】

【発明の属する技術分野】

本発明は、パーソナルコンピュータ、ワークステーション、オフィスコンピュータ等、計算機システムのメモリモジュールに関し、特にメモリデバイスの省消費電力とともに、搭載されているレジスタの省消費電力が可能なメモリモジュール及びそれを搭載した計算機システムに関する。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0010

【補正方法】変更

【補正の内容】

【0010】

本発明の目的は、メモリモジュール上のメモリデバイスに加へ、レジスタにも省消費電力機能を適用したメモリモジュール及びそれを搭載した計算機システムを提供することにある。