

(12) **Gebrauchsmusterschrift**

(21) Anmeldenummer: GM 9022/2013 (51) Int. Cl.: **H03K 19/0175** (2006.01)  
 (86) PCT-Anmeldenummer: PCT/AT13000210 **H05B 37/02** (2006.01)  
 (22) Anmeldetag: 20.12.2013  
 (24) Beginn der Schutzdauer: 15.07.2017  
 (45) Veröffentlicht am: 15.09.2017

(30) Priorität:  
28.12.2012 DE 102012224515.4 beansprucht.

(56) Entgegenhaltungen:  
US 6762570 B1  
DE 4239448 A1  
AT 500434 B1  
DE 4330114 A1

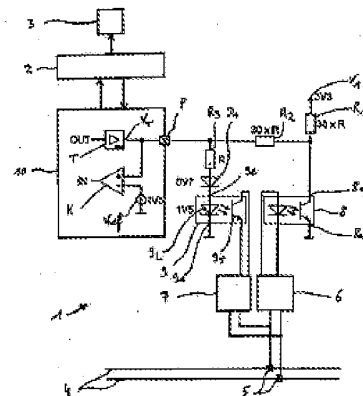
(73) Gebrauchsmusterinhaber:  
Tridonic GmbH & Co KG  
6850 Dornbirn (AT)

(72) Erfinder:  
Vonach Christoph  
6850 Dornbirn (AT)

(74) Vertreter:  
Barth Alexander Dipl.Ing. (FH)  
6850 Dornbirn (AT)

(54) **Schnittstellenschaltung zur Signalübertragung**

(57) Es wird vorgeschlagen eine Schnittstellenschaltung (1) für ein Betriebsgerät (2) der Hausgerätetechnik, insbesondere für ein Betriebsgerät für Leuchtmittel (3), zur bidirektionalen Kommunikation mit einem Bus (4) über jeweils einen Sende-Optokoppler (9) und einen Empfangs-Optokoppler (8), wobei ein Knotenpunkt (P) der Schnittstellenschaltung (1) mit einer Treiberspannung (VT) derart beaufschlagbar ist, dass der Sende-Optokoppler (9) durchschaltet und somit ein Signal auf den Bus (4) sendet, und wobei am selben Knotenpunkt (P) der Zustand des Empfangs-Optokopplers (8) detektierbar ist, so dass ein Signal vom Bus (4) empfangen werden kann.



## Beschreibung

### SCHNITTSTELLENSCHALTUNG ZUR SIGNALÜBERTRAGUNG

**[0001]** Die vorliegende Erfindung betrifft Schnittstellen, die bspw. im Zusammenhang mit Betriebsgeräten zum Betreiben von Leuchtmitteln wie bspw. Vorschaltgeräten verwendet werden können. Insbesondere bezieht sich die Erfindung auf eine Schnittstellenschaltung zur Übertragung von Daten insbesondere Steuerbefehle zu einem Betriebsgerät für die Leuchtmittel.

**[0002]** Schnittstellenschaltungen zur bidirektionalen Übertragung von Daten zwischen einem Betriebsgerät für Leuchtmittel und einem Bus sind grundsätzlich bekannt. Eine derartige Schnittstelle ist beispielsweise aus der US 6,762,570 B1 bekannt. In Fig. 4 ist in dieser Druckschrift eine Schaltung gezeigt mit zwei Optokopplern zum Senden und Empfangen von Daten. Die bidirektionale Übertragung wird von einem Mikrocontroller 102 gesteuert, wobei dieser Mikrocontroller einerseits Anschlüsse zum Empfangen von Daten und andererseits davon separate Anschlüsse zum Senden von Daten aufweist. An der intelligenten Schaltung in Form des Mikrocontrollers sind im Betriebsgerät mehrere Pins für die bidirektionale Kommunikation belegt.

**[0003]** Entsprechend hat sich die Erfindung das Ziel gesetzt, eine vereinfachte Schnittstellenschaltung zu schaffen.

**[0004]** Die Aufgabe der Erfindung wird durch die Merkmale des Anspruchs 1 gelöst. Vorteilhafte Ausgestaltungen und Weiterbildungen der Erfindung ergeben sich aus den abhängigen Ansprüchen. Ein erster Aspekt der Erfindung bezieht sich auf eine Schnittstellenschaltung für ein Betriebsgerät der Hausgerätetechnik, insbesondere für ein Betriebsgerät für Leuchtmittel, zur bidirektionalen Kommunikation mit einem Bus über jeweils einen Sende-Optokoppler und einen Empfangs-Optokoppler. Ein Knotenpunkt der Schnittstellenschaltung ist mit einer Treiberspannung derart beaufschlagbar, dass der Sende-Optokoppler durchschaltet und somit ein Signal auf den Bus sendet. Am selben Knotenpunkt ist der Zustand des Empfangs-Optokopplers detektierbar, so dass ein Signal vom Bus empfangen werden kann.

**[0005]** Ein weiterer Aspekt der Erfindung bezieht sich auf ein Betriebsgerät für Leuchtmittel aufweisend eine derartige Schnittstellenschaltung.

**[0006]** Ein weiterer Aspekt der Erfindung bezieht sich auf eine Steuer- und Auswerteschaltung für eine Schnittstellenschaltung für ein Betriebsgerät der Hausgerätetechnik, insbesondere für ein Betriebsgerät für Leuchtmittel, zur bidirektionalen Kommunikation mit einem Bus über jeweils einen Sende-Optokoppler und einen Empfangs-Optokoppler. Ein Knotenpunkt der Steuer- und Auswerteschaltung ist mit einer Treiberspannung derart beaufschlagbar, dass der Sende-Optokoppler durchschaltet und somit ein Signal auf den Bus sendet. Am selben Knotenpunkt ist der Zustand des Empfangs-Optokopplers detektierbar, so dass ein Signal vom Bus empfangen werden kann. Dabei kann die Steuer- und Auswerteschaltung als integrierte Schaltung, insbesondere ASIC oder Microcontroller oder eine Hybridversion davon, ausgebildet sein.

**[0007]** Durch das Durchschalten des Sende-Optokopplers wird ein Signal, insbesondere ein digitales Signal, auf den Bus gesendet. Dadurch, dass der Zustand des Empfangs-Optokopplers detektierbar ist, ist es möglich, den Zustand des Busses und somit ein Signal vom Bus zu empfangen.

**[0008]** Der Knotenpunkt kann ein Anschluss einer Steuer- und Auswerteschaltung sein.

**[0009]** Die Steuer- und Auswerteschaltung kann einen Treiber zum Anlegen einer Treiberspannung am Knotenpunkt aufweisen, wobei die Treiberspannung ein Durchschalten des Sende-Optokopplers verursacht.

**[0010]** Die Steuer- und Auswerteschaltung kann Mittel aufweisen, z.B. einen Komparator, zum Vergleichen der Spannung am Knotenpunkt mit einer Referenzspannung. Abhängig von diesem Vergleich kann auf ein Niederpegel- oder Hochpegel-Signal auf dem Bus geschlossen werden.

**[0011]** Wenn die Spannung am Knotenpunkt größer als die Referenzspannung ist, kann auf ein Niedrigpegel-Signal auf dem Bus geschlossen werden. Wenn die Spannung am Knotenpunkt kleiner als die Referenzspannung ist, kann auf ein Hochpegel-Signal auf dem Bus geschlossen werden. Die über die Schnittstelle übertragenen Daten können sowohl als Active High Signal (d.h. eine 1 wird durch einen hohen Pegel übertragen) als auch als Active Low Signal übertragen werden (d.h. eine 1 wird durch einen niedrigen Pegel übertragen).

**[0012]** Der Bus kann als DALI-Bus ausgestaltet sein. Ein detektiertes Hochpegel-Signal des Busses kann als Ruhezustand des Busses interpretiert werden.

**[0013]** Die Steuer- und Auswerteschaltung kann als integrierte Schaltung ausgestaltet sein, vorzugsweise in Form eines Mikrocontrollers, einer anwendungsspezifischen integrierten Schaltung (ASIC) oder eines digitalen Signalprozessors.

**[0014]** Die Schnittstellenschaltung kann aufweisen:

**[0015]** - einen am Knotenpunkt (P) angeschlossenen ersten Strompfad aufweisend eine niederohmige Schaltung (R3) und den Sende-Optokoppler (9),

**[0016]** - einen am Knotenpunkt (P) angeschlossenen, mit einer Versorgungsspannung (V1) versorgten, hochohmigen zweiten Strompfad, der mit einem Empfangs-Optokoppler (8) verbunden ist.

**[0017]** Der Empfangs-Optokoppler kann derart mit dem hochohmigen zweiten Strompfad verbunden sein, dass ein Durchschalten des Empfangs-Optokopplers am Knotenpunkt ein Niedrigpotential verursacht.

**[0018]** Der Empfangs-Optokoppler kann derart mit dem hochohmigen zweiten Strompfad verbunden sein, dass ein Nicht- Durchschalten des Empfangs-Optokopplers am Knotenpunkt ein Hochpotential verursacht.

**[0019]** Der Empfangs-Optokoppler kann derart mit dem hochohmigen zweiten Strompfad verbunden sein, dass ein Nicht- Durchschalten des Empfangs-Optokopplers ein Nicht- Durchschalten des Sende-Optokopplers verursacht.

**[0020]** Dem Sende-Optokoppler können einerseits die Treiberspannung und andererseits eine mit dem Empfangs-Optokoppler gekoppelte Versorgungsspannung zuführbar sein.

**[0021]** Die Schnittstellenschaltung kann aufweisen ein derartig ausgestaltetes asymmetrisches Widerstandsnetzwerk, das beim Zuführen der Treiberspannung der Sende-Optokoppler durchschaltet und beim Zuführen der Versorgungsspannung der Sende-Optokoppler nicht durchschaltet.

**[0022]** Bei Nichtbeaufschlagung des Knotenpunkts mit der Treiberspannung, wird vorzugsweise der Sende-Optokoppler nicht durchgeschaltet und die Steuer- und Auswerteschaltung das über den Empfangs-Optokoppler empfangene digitale Signal abhängig von der sich am Knotenpunkt (P) ergebenden Spannung erkennen können.

**[0023]** Die Erfindung zielt nunmehr daraufhin ab, dass anstelle von zwei Pins an der intelligenten Schaltung - ASIC oder Microcontroller - nur noch ein Pin für eine bidirektionale Datenkommunikation mittels zwei Optokopplers notwendig ist.

**[0024]** Bevorzugte Ausführungsbeispiele der Erfindung werden nachfolgend unter Bezugnahme auf die beiliegenden Zeichnungen näher erläutert. Es zeigt

**[0025]** Fig. 1 eine schematische Darstellung einer spannungsfesten Schnittstellenschaltung gemäß einem Ausführungsbeispiel der vorliegenden Erfindung;

**[0026]** Fig. 1 zeigt eine bidirektionale Schnittstelle 1 nach der vorliegenden Erfindung. Diese Schnittstelle 1 dient zum bidirektionalen Datenaustausch eines Betriebsgeräts 2 für ein bzw. mindestens ein Leuchtmittel 3 mit bspw. einer entfernten Zentrale oder einem weiteren Betriebsgerät (nicht gezeigt) über einen Bus 4. In der Schnittstelle 1 ist eine Steuerschaltung bzw. Steuer- und Auswerteschaltung 10 vorgesehen, die die Schnittstelle 1 mit dem Betriebsgerät 2

verbindet und insbesondere eine bidirektionale Kommunikation zwischen Bus 4 und Betriebsgerät 2 ermöglicht. Das Betriebsgerät 2 kann insbesondere ein elektronisches Vorschaltgerät für Leuchtmittel sein. Das Leuchtmittel 3 kann sein bspw. ein LED- oder OLED (organische Leuchtdiode)-Leuchtmittel oder auch eine Halogenlampe oder Gasentladungslampe. Das Betriebsgerät 2 kann auch allgemein für die Hausgerätetechnik zur Steuerung weiterer elektrischer Geräte dienen.

**[0027]** Die Schnittstelle 1 weist Anschlussklemmen 5 für den Bus 4 auf. An den Anschlussklemmen 5 sind der Eingang eines Empfangskanals bzw. Empfangszweigs 6 und der Ausgang eines Sendekanals bzw. Sendezweigs 7 zusammengeführt. Die Schnittstelle 1 ist in der Lage, über den Empfangskanal 6 Daten vom Bus zu empfangen und über den Sendekanal 7 Daten auf den Bus zu senden. Über den Empfangskanal 6, der auch als Vorwärtskanal bezeichnet wird, empfängt die Schnittstelle 1 bzw. das Betriebsgerät 2 Daten vom Bus 4. Der Sendekanal 7 ist der Rückkanal, also der Kanal über den die Schnittstelle 1 bzw. das Betriebsgerät 2 Daten auf den Bus 4 sendet.

**[0028]** Die empfangenen Daten können insbesondere Steuerbefehle für den Betrieb des Leuchtmittels 3 sein. Die gesendeten Daten können bspw. Informationen über den Zustand des Leuchtmittels 3 oder des Betriebsgeräts 2 betreffen. Die ausgetauschten Daten entsprechen vorzugsweise dem DALI (Digital Addressable Lighting Interface) Standard, einem Protokoll zur Steuerung von lichttechnischen Betriebsgeräten. Alternativ können die Daten gemäß dem DSI (Digital Signal Interface) Protokoll zur Steuerung von Betriebsgeräten. Vorzugsweise sind die Daten auf dem Bus 4 in digitaler Form.

**[0029]** Handelt es sich bspw. bei dem Bus 4 um einen DALI-Bus, wie es im Bereich der Beleuchtungstechnik eingesetzt wird, so kann ein erster Signalpegel einem physikalischen Niederpegel mit einem Spannungsbereich von -4,5 V bis +4,5 V entsprechen, wohingegen ein zweiter Signalpegel einem Hochpegel mit einem Spannungsbereich von +9,5 V bis + 22,5 Volt, also z. B. 16 V, oder von -9,5 V und -22,5V zugeordnet sein kann. Grundsätzlich funktioniert bei einem DALI-Bussystem die Datenübertragung so, dass im Falle eines Sendens eines Bits die Spannung auf dem Bus 4 auf Null Volt bzw. zumindest näherungsweise auf Null Volt gezogen wird, während im Ruhezustand, also falls kein Bit gesendet wird, eine Busspannung im Spannungsintervall von 9,5 bis 22,5 V, also z. B. 16 V bzw. zwischen -9,5 V und - 22,5 V, anliegt. In einem DALI-Bussystem werden also Daten durch einen Niederpegel übertragen. Alternativ oder zusätzlich dazu können auch Daten durch einen Hochpegel übertragen werden, wie es bspw. beim DSI Protokoll der Fall ist.

**[0030]** An den Ausgang des Empfangskanals 6 schließt sich ein zur Potentialtrennung dienender Optokoppler oder Empfangs- Optokoppler 8 an. Ein weiterer Optokoppler oder Sendeo-Optokoppler 9 ist am Eingang des Sendekanals 7 angeschlossen. Alternativ sind der Empfangs-Optokoppler 8 und der Sendeo-Optokoppler 9 direkt am Bus 4 angeschlossen.

**[0031]** Der Empfangs-Optokoppler 8 und der Sendeo-Optokoppler 9 sind dazu ausgebildet, einen bidirektionalen Datenaustausch zwischen der Steuerschaltung 10 und dem Bussystem und somit zwischen dem Betriebsgerät 2 und dem Bussystem zu ermöglichen. Beispielsweise kann also der Empfangs-Optokoppler 8 ausgebildet sein, um Informationen wie Steuerbefehle, die an dem Bus 4 anliegen, an die Steuerschaltung 10 und weiter an das Betriebsgerät 2 zu senden. Andererseits kann das Betriebsgerät 2 seinerseits Daten wie bspw. Zustandsinformationen an die Steuerschaltung 10 ausgeben, die diese Daten über den Sendeo-Optokoppler 9 dem Sendekanal 7 zuführt und schließlich an das Bussystem überträgt. Die Steuerschaltung 10 kann z.B. analoge, vom Betriebsgerät 2 empfangene Daten in digitale Signale wie bspw. DALI- oder DSI-Signale umwandeln und dem Sendekanal 7 zuführen.

**[0032]** Die Steuerschaltung 10 ist vorzugsweise als integrierte Schaltung ausgestaltet, vorzugsweise in Form eines Mikrocontrollers, einer anwendungsspezifischen integrierten Schaltung (ASIC) oder eines digitalen Signalprozessors.

**[0033]** Erfindungsgemäß weist die Steuerschaltung einen einzigen Pin P oder Anschluss für eine bidirektionale Daten- Kommunikation über den Empfangs-Optokoppler 8 und den Sende-Optokoppler 9. Der Empfangs-Optokoppler 8 und der Sende-Optokoppler 9 sind nur über den Pin P mit der Steuerschaltung 10 verbunden. An der Steuerschaltung 10 sind somit keine zwei separaten Anschlüsse für diese Daten-Kommunikation notwendig.

**[0034]** Der Ausgang 8a des Empfangs-Optokopplers 8, d.h. der bspw. als Transistor ausgestaltete ausgangsseitige optische Empfänger des Empfangs-Optokopplers 8, ist in Serie mit einem ersten Widerstand R1 verbunden. Der Ausgang 8a des Empfangs-Optokopplers 8 ist mit Masse verbunden. Am ersten Widerstand R1 liegt eine Spannung V1 an.

**[0035]** Zwischen dem Pin P der Steuerschaltung 10 und dem Verbindungspunkt zwischen dem Empfangs-Optokopplers 8 und dem ersten Widerstand R1 ist ein zweiter Widerstand R2 geschaltet.

**[0036]** Am Pin P ist auch eine Serienschaltung aus einem dritten Widerstand R3, einer Diode D1 und dem Eingang 9e des Sende-Optokopplers 9, d.h. dem eingangsseitigen optischen Sender des Sende-Optokopplers 9, geschaltet. Der dritte Widerstand R3 ist insbesondere am Pin P angeschlossen. Die Kathode des optischen Senders des Sende-Optokopplers 9, bspw. in Form einer Leuchtdiode 9L, ist mit Masse verbunden. Ihre Anode ist an der Kathode der optionalen Diode D1 angeschlossen.

**[0037]** Die Steuerschaltung weist intern einen Treiber T und einen Komparator K auf. Der Komparator K vergleicht die Spannung am Pin P mit einer Referenzspannung Vref. Der Pin P ist am positiven, nicht-invertierenden Eingang des Komparators K angeschlossen. Die Referenzspannung Vref liegt am negativen, invertierenden Eingang des Komparators K an.

**[0038]** Das Ausgangssignal des Komparators K wird mit IN bezeichnet. Der Ausgang des Treibers T ist am Pin P angeschlossen, wobei das Eingangssignal des Treibers T mit OUT bezeichnet wird. Abhängig von diesem Signal OUT kann am Ausgang des Treibers T eine Treiberspannung VT vorhanden sein. Ist bspw. das Signal OUT ein logisches Hoch-Signal ‚High‘, so wird der Treiber T am Pin P die positive Treiberspannung VT anliegen. Ist dagegen das Signal OUT ein logisches Tief-Signal ‚Low‘, so wird der Treiber T keine Spannung VT anliegen.

**[0039]** Gemäß einem Ausführungsbeispiel der Erfindung können die verschiedenen Bauteile folgende Werte aufweisen:

**[0040]**  $R1=30 \cdot R$ , wobei R ein Widerstandswert ist,

**[0041]**  $R2=30 \cdot R$ ,

**[0042]**  $R3=R$ ,

**[0043]**  $V1=3,3$  Volt,

**[0044]**  $V_{ref}=1,5$  Volt, und

**[0045]**  $V_T=3,3$  Volt.

**[0046]** Die Diode D1 und die Leuchtdiode 9L des Sende-Optokopplers 9 können jeweils folgende Flussspannungen aufweisen:

**[0047]**  $V_{D1}=0,7$  Volt, und

**[0048]**  $V_{9L}=1,5$  Volt.

**[0049]** Die Diode D1 ist dabei nur ein optionales Bauteil.

**[0050]** Der Treiber T und der Komparator K sind vorzugsweise interne Bauteile der Steuer- und Auswerteschaltung 10. Vorzugsweise wird auch die Referenzspannung Vref von internen Bauteilen der Steuer- und Auswerteschaltung 10 bereitgestellt. Die Komponenten der Schnittstelle 1, die nicht interne Bauteile der Steuer- und Auswerteschaltung 10 sind, sind vorzugsweise auf einer Leiterplatte angebracht.

**[0051]** Nachfolgend wird die Funktionsweise der erfindungsgemäßen Schnittstelle erläutert.

**[0052]** Im Ruhezustand des DALI-Busses 4 ist, wie oben beschrieben, der Bus-Pegel hoch. Somit wird der Empfangs-Optokoppler 8 durchgeschaltet, so dass insbesondere der zweite Widerstand R2 auf Masse gezogen wird. Am Pin P liegt somit das Massepotential an, wodurch sich auch das Massepotential am nicht invertierten Eingang des Komparators K anliegt. Der negative weicht indessen eine positive Spannung  $V_{ref}$  auf, so dass an dem Ausgang IN des Komparators sich ein logisches Tief-Signal ‚Low‘ ergibt. Somit spiegelt das logische Tief-Signal ‚Low‘ am Ausgang IN wieder, dass sich der Bus 4 im Ruhezustand befindet bzw. dass der Bus-Pegel hoch ist.

**[0053]** In der vorliegenden Ausführungsform werden die logischen Verhältnisse anhand des DALI-Busses erläutert, bei dem also im Ruhezustand der Buspegel hoch ist. Bei anderen Protokollen, insbesondere DSI ist der Ruhezustand durch einen Buspegel Null gekennzeichnet, so dass sich dann die invertierten Verhältnisse ergeben.

**[0054]** Nachfolgend wird der Empfangsbetrieb aus Sicht der Schnittstelle bzw. des Betriebsgeräts erläutert.

**[0055]** Wenn der Bus bspw. in Form eines DALI-Busses sendet, erfolgt eine negative Flanke, d.h. das Bus-Potential sinkt von einem Hochpegel auf einen Niedrigpegel ab. Nach dieser negativen Flanke ist der Empfangs-Optokoppler 8 wegen dem Niedrigpegel nicht mehr durchgeschaltet, so dass das Massepotential auch nicht mehr am Pin P anliegt.

**[0056]** Die Widerstands-Beschaltung ist nunmehr so ausgewählt, dass ausgehend von der Spannungsversorgung V1 die nunmehr am Pin P anliegende Spannung zwar einen Sendebetrieb der Leuchtdiode 9L ergibt, die Sendeleistung aber zu gering ist um den Transistor 9T des Sende-Optokopplers 9 durchzuschalten.

**[0057]** Gleichzeitig legt nunmehr am Pin P und somit am nicht invertierten Eingang des Komparators ein Signal von bspw. 2,2 Volt an, was an dem Ausgang IN das Hoch-Signal ‚High‘ ergibt, was somit die negative Flanke im Beispiel des DALI-Busses widerspiegelt.

**[0058]** Diese Spannung am Pin P von bspw. 2,2 Volt ergibt sich aus der Flussspannung  $V_{D1}=0,7$  Volt der Diode D1 und der Flussspannung  $V_{9L}=1,5$  Volt der Leuchtdiode 9L. Falls gemäß einem weiteren Ausführungsbeispiel die Diode D1 nicht vorgesehen sein sollte, so würde sich am Pin P und somit am nicht invertierenden Eingang des Komparators K eine entsprechende niedrigere Spannung von bspw. 1,5 Volt ergeben. Um auch in diesem Ausführungsbeispiel am Ausgang IN das Hoch-Signal ‚High‘ zu erhalten, müsste die Referenzspannung  $V_{ref}$  unterhalb von 1,5 Volt reduziert werden.

**[0059]** Nachfolgend wird der Sendebetrieb aus Sicht der Schnittstelle bzw. des Betriebsgeräts erläutert.

**[0060]** Als internes Bauteil in der Steuerschaltung 10 ist der Treiber für bspw. 3,3 Volt vorgesehen. Wenn dieser Treiber an dem Pin P und somit an dem dritten Widerstand R3 3,3 Volt anliegt, wird der sich durch die Leuchtdiode 9L ergebende Strom ausreichend hoch sein, um den Sende-Optokoppler 9 bzw. dessen Transistor 9T durchzuschalten.

**[0061]** In der Schnittstelle 1 liegt also eine derartige Asymmetrie vor, dass die 3,3 Volt von der Spannungsversorgung V1 mittels des Widerstandsnetzwerkes bestehend aus dem ersten und dem dritten Widerstand derart heruntergeteilt werden, dass der Transistor 9T des Sende-Optokopplers 9 nicht durchschaltet, während hingegen die 3,3 Volt von dem internen Treiber T des ASICs 10 ohne eine derartige Herunterskalierung an den Sende-Optokoppler angelegt werden und somit zu einem Durchschalten des sendeseitigen Optokopplers 9 führen.

**[0062]** Es ist festzuhalten, dass erfindungsgemäß einerseits vom Bus her und andererseits von einem internen Treiber des ASIC jeweils eine Spannung dem Sende-Optokoppler 9 zugeführt werden, wobei indessen diese Spannungen mit einem asymmetrischen Widerstandsnetzwerk zugeführt werden.

**[0063]** Intern ist im ASIC sichergestellt, dass der Sendebetrieb über den Treiber T nur aktiv ist, wenn gerade keine Auswertung an dem empfangsseitigen Komparator mit dem Ausgang IN vorliegt.

**[0064]** Das genannte Teilverhältnis der asymmetrischen Widerstandsbeschaltung liegt in einem Faktor von wenigstens 10, bevorzugt noch höher.

## BEZUGSZEICHEN:

- 1 Schnittstelle
- 2 Betriebsgerät
- 3 Leuchtmittel
- 4 Bus
- 5 Anschlussklemmen
- 6 Empfangskanal
- 7 Sendekanal
- 8 Empfangs-Optokoppler
- 8a Ausgang des Empfangs-Optokopplers
- 9 Sende-Optokoppler
- 9e Eingang des Sende-Optokopplers
- 9L Leuchtdiode des Sende-Optokopplers
- 9T Transistor 9T des Sende-Optokopplers
- 10 Steuerschaltung oder Steuer- und Auswerteschaltung

## Ansprüche

1. Schnittstellenschaltung (1) für ein Betriebsgerät (2) der Hausgerätetechnik, insbesondere für ein Betriebsgerät für Leuchtmittel (3), zur bidirektionalen Kommunikation mit einem Bus (4) über jeweils einen Sende-Optokoppler (9) und einen Empfangs-Optokoppler (8), wobei ein Knotenpunkt (P) der Schnittstellenschaltung (1) mit einer Treiberspannung (VT) derart beaufschlagbar ist, dass der Sende-Optokoppler (9) durchschaltet und somit ein Signal auf den Bus (4) sendet, und wobei am selben Knotenpunkt (P) der Zustand des Empfangs-Optokopplers (8) detektierbar ist, so dass ein Signal vom Bus (4) empfangen werden kann.
2. Schnittstellenschaltung nach Anspruch 1, wobei der Knotenpunkt (P) ein Anschluss einer Steuer- und Auswerteschaltung (10) ist.
3. Schnittstellenschaltung nach einem der vorigen Ansprüche, wobei die Steuer- und Auswerteschaltung (10) einen Treiber (T) zum Anlegen einer Treiberspannung am Knotenpunkt (P) aufweist, wobei die Treiberspannung ein Durchschalten des Sende-Optokopplers (9) verursacht.
4. Schnittstellenschaltung nach einem der vorigen Ansprüche, wobei die Steuer- und Auswerteschaltung (10) Mittel aufweist, insbesondere einen Komparator (K), zum Vergleichen der Spannung am Knotenpunkt (P) mit einer Referenzspannung ( $V_{ref}$ ), wobei abhängig von diesem Vergleich auf ein Niederpegel- oder Hochpegel-Signal auf dem Bus (4) geschlossen wird.
5. Schnittstellenschaltung nach Anspruch 4, wobei, wenn die Spannung am Knotenpunkt (P) größer als die Referenzspannung ( $V_{ref}$ ) ist, auf ein Niederpegel-Signal auf dem Bus (4) geschlossen wird, und wenn die Spannung am Knotenpunkt (P) kleiner als die Referenzspannung ( $V_{ref}$ ) ist, auf ein Hochpegel-Signal auf dem Bus (4) geschlossen wird.
6. Schnittstellenschaltung nach Anspruch 4 oder 5, wobei der Bus (4) als DALI-Bus ausgestaltet ist und ein detektiertes Hochpegel-Signal auf dem Bus (4) als Ruhezustand des Busses (4) interpretiert wird.
7. Schnittstellenschaltung nach einem der vorigen Ansprüche, wobei die Steuer- und Auswerteschaltung (10) als integrierte Schaltung ausgestaltet ist, vorzugsweise in Form eines Mikrocontrollers, einer anwendungsspezifischen integrierten Schaltung (ASIC) oder eines digitalen Signalprozessors.
8. Schnittstellenschaltung nach einem der vorigen Ansprüche, aufweisend:
  - einen am Knotenpunkt (P) angeschlossenen ersten Strompfad aufweisend eine niederohmige Schaltung (R3) und den Sende-Optokoppler (9),
  - einen am Knotenpunkt (P) angeschlossenen, mit einer Versorgungsspannung ( $V_1$ ) versorgten, hochohmigen zweiten Strompfad, der mit einem Empfangs-Optokoppler (8) verbunden ist.
9. Schnittstellenschaltung nach Anspruch 8, wobei der Empfangs-Optokoppler (8) derart mit dem hochohmigen zweiten Strompfad verbunden ist, dass ein Durchschalten des Empfangs-Optokopplers (8) am Knotenpunkt (P) ein Niedrigpotential verursacht.
10. Schnittstellenschaltung nach Anspruch 8 oder 9, wobei der Empfangs-Optokoppler (8) derart mit dem hochohmigen zweiten Strompfad verbunden ist, dass ein Nicht-Durchschalten des Empfangs-Optokopplers (8) am Knotenpunkt (P) ein Hochpotential verursacht.

11. Schnittstellenschaltung nach Anspruch 10, wobei der Empfangs-Optokoppler (8) derart mit dem hochohmigen zweiten Strompfad verbunden ist, dass ein Nicht-Durchschalten des Empfangs-Optokopplers (8) ein Nicht-Durchschalten des Sende-Optokopplers (9) verursacht.
12. Schnittstellenschaltung nach einem der vorigen Ansprüche, wobei dem Sende-Optokoppler (9) einerseits die Treiberspannung (VT) und andererseits eine mit dem Empfangs-Optokoppler (8) gekoppelte Versorgungsspannung (V1) zuführbar sind.
13. Schnittstellenschaltung nach Anspruch 12, aufweisend ein asymmetrisches Widerstandsnetzwerk derart, dass beim Zuführen der Treiberspannung (VT) der Sende-Optokoppler (9) durchschaltet und beim Zuführen der Versorgungsspannung (V1) der Sende-Optokoppler (9) nicht durchschaltet.
14. Schnittstellenschaltung nach einem der vorigen Ansprüche, wobei, bei Nichtbeaufschlagung des Knotenpunkts (P) mit der Treiberspannung (VT), der Sende-Optokoppler (9) nicht durchschaltet und die Steuer- und Auswerteschaltung (10) das über den Empfangs-Optokoppler (8) empfangene digitale Signal abhängig von der sich am Knotenpunkt (P) ergebenden Spannung erkennen kann.
15. Betriebsgerät für Leuchtmittel aufweisend eine Schnittstellenschaltung (1) nach einem der vorigen Ansprüche.
16. Steuer- und Auswerteschaltung (10) für eine Schnittstellenschaltung (1) für ein Betriebsgerät (2) der Hausgerätetechnik, insbesondere für ein Betriebsgerät für Leuchtmittel (3), zur bidirektionalen Kommunikation mit einem Bus (4) über jeweils einen Sende-Optokoppler (9) und einen Empfangs-Optokoppler (8), wobei ein Knotenpunkt (P) der Steuer- und Auswerteschaltung (10) mit einer Treiberspannung (VT) derart beaufschlagbar ist, dass der Sende-Optokoppler (9) durchschaltet und somit ein Signal auf den Bus (4) sendet, und wobei am selben Knotenpunkt (P) der Zustand des Empfangs-Optokopplers (8) detektierbar ist, so dass ein Signal vom Bus (4) empfangen werden kann, wobei die Steuer- und Auswerteschaltung vorzugsweise als integrierte Schaltung, insbesondere ASIC oder Microcontroller oder eine Hybridversion davon, ausgebildet ist.

**Hierzu 1 Blatt Zeichnungen**

1/1

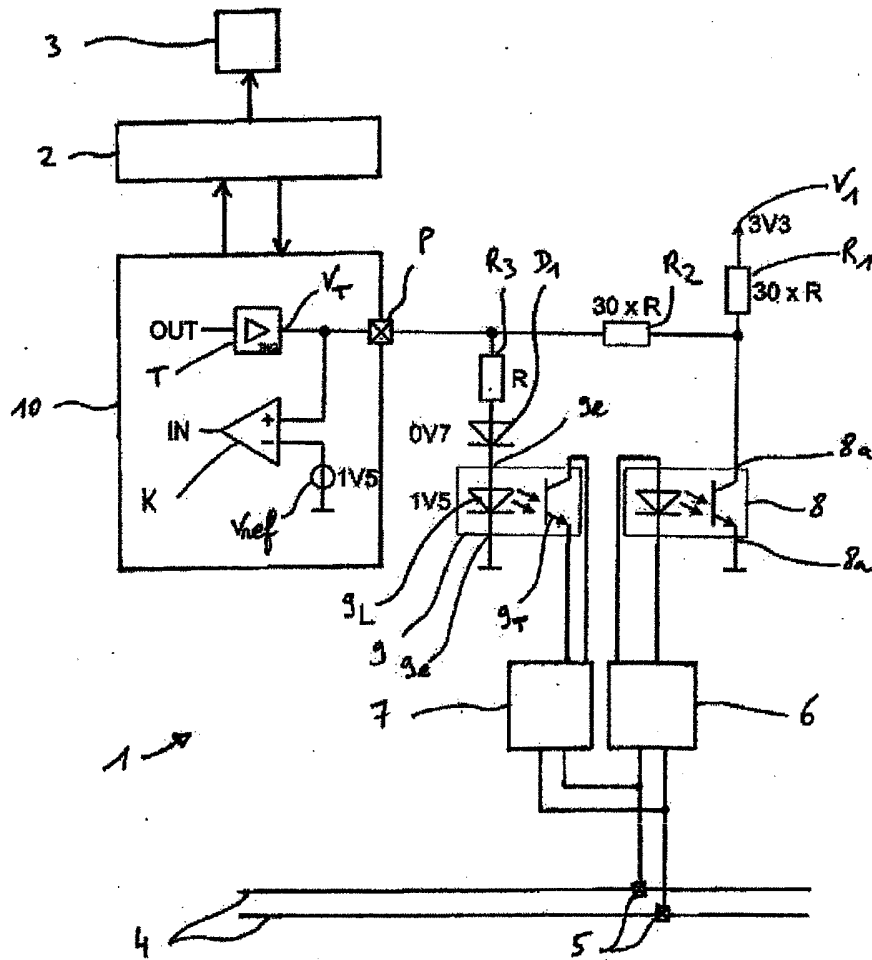


Fig. 1

Klassifikation des Anmeldegegenstands gemäß IPC: <b>H03K 19/0175</b> (2006.01); <b>H05B 37/02</b> (2006.01)
Klassifikation des Anmeldegegenstands gemäß CPC: <b>H03K 19/017536</b> (2013.01); <b>H05B 37/0254</b> (2013.01)
Recherchiertes Prüfobjekt (Klassifikation): H03K, H05B
Konsultierte Online-Datenbank: WPI, EPODOC

Dieser Recherchenbericht wurde zu den am **20.12.2013** eingereichten Ansprüchen **1-16** erstellt.

Kategorie <sup>1)</sup>	Bezeichnung der Veröffentlichung: Ländercode, Veröffentlichungsnummer, Dokumentart (Anmelder), Veröffentlichungsdatum, Textstelle oder Figur soweit erforderlich	Betreffend Anspruch
A	US 6762570 B1 (FOSLER, R.) 13. Juli 2004 (13.07.2004) Zusammenfassung, Fig. 2-4; Spalte 7, Zeile 54 - Spalte 8, Zeile 61.	1-16
A	DE 4239448 A1 (TRIDONIC BAUELEMENTE GMBH) 07. Juli 1994 (07.07.1994) Zusammenfassung, Fig. 2, 3; Spalte 2, Zeile 65 - Spalte 5, Zeile 54.	1-16
A	AT 500434 B1 (LUNATONE IND ELEKTRONIK GMBH) 15. August 2006 (15.08.2006) Zusammenfassung, Fig. 1; Seite 3, Zeile 40 - Seite 4, Zeile 30.	1-16
A	DE 4330114 A1 (TRIDONIC BAUELEMENTE GMBH) 26. Mai 1994 (26.05.1994) Zusammenfassung, Fig. 2; Spalte 4, Zeile 52 - Spalte 6, Zeile 26.	1-16

Datum der Beendigung der Recherche: 28.02.2017	Seite 1 von 1	Prüfer(in): LOIBNER Klaus
---	---------------	------------------------------

<sup>1)</sup> <b>Kategorien</b> der angeführten Dokumente: <b>X</b> Veröffentlichung <b>von besonderer Bedeutung</b> : der Anmeldegegenstand kann allein aufgrund dieser Druckschrift nicht als neu bzw. auf erfinderischer Tätigkeit beruhend betrachtet werden. <b>Y</b> Veröffentlichung <b>von Bedeutung</b> : der Anmeldegegenstand kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren weiteren Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese <b>Verbindung für einen Fachmann naheliegend</b> ist.	<b>A</b> Veröffentlichung, die den allgemeinen <b>Stand der Technik</b> definiert. <b>P</b> Dokument, das von <b>Bedeutung</b> ist (Kategorien <b>X</b> oder <b>Y</b> ), jedoch <b>nach dem Prioritätstag</b> der Anmeldung veröffentlicht wurde. <b>E</b> Dokument, das <b>von besonderer Bedeutung</b> ist (Kategorie <b>X</b> ), aus dem ein „ <b>älteres Recht</b> “ hervorgehen könnte (früheres Anmeldedatum, jedoch nachveröffentlicht, Schutz ist in Österreich möglich, würde Neuheit in Frage stellen). <b>&amp;</b> Veröffentlichung, die Mitglied der selben <b>Patentfamilie</b> ist.
---	---