【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】令和3年10月28日(2021.10.28)

【公表番号】特表2021-503247(P2021-503247A)
【公表日】令和3年2月4日(2021.2.4)
【年通号数】公開・登録公報2021-005
【出願番号】特願2020-526968(P2020-526968)
【国際特許分類】
Ｈ０４Ｎ　19/91　(2014.01)
Ｈ０４Ｎ　19/13　(2014.01)
Ｈ０４Ｎ　19/14　(2014.01)
Ｈ０４Ｎ　19/176　(2014.01)
Ｈ０４Ｎ　19/70　(2014.01)
【ＦＩ】
Ｈ０４Ｎ　19/91
Ｈ０４Ｎ　19/13
Ｈ０４Ｎ　19/14
Ｈ０４Ｎ　19/176
Ｈ０４Ｎ　19/70

【誤訳訂正書】
【提出日】令和3年9月16日(2021.9.16)
【誤訳訂正１】
【訂正対象書類名】明細書
【訂正対象項目名】０２０５
【訂正方法】変更
【訂正の内容】
【０２０５】
一実施形態において、係数スキャン順序により決定された０番目の量子化された変換係数ないしｎ番目の量子化された変換係数に基づいて導出された上記有効係数フラグの個数、上記第１変換係数レベルフラグの個数、上記パリティレベルフラグの個数および上記第２変換係数フラグの個数の和が上記所定の閾値に到達する場合、上記係数スキャン順序により決定されたｎ＋１番目の量子化された変換係数に対しては、有効係数フラグ、第１変換係数レベルフラグ、パリティレベルフラグおよび上記第２変換係数レベルの明示的なシグナリングが省略され、上記残差情報に含まれる係数レベル情報の値に基づいて上記ｎ＋１番目の量子化された変換係数の値が導出される。
【誤訳訂正２】
【訂正対象書類名】明細書
【訂正対象項目名】０２０６
【訂正方法】変更
【訂正の内容】
【０２０６】
例えば、係数スキャン順序により決定された０番目の量子化された変換係数（もしくは、１番目に量子化された変換係数）ないしｎ番目の量子化された変換係数（もしくは、ｎ＋１番目に量子化された変換係数）に基づいて導出された上記ｓｉｇ＿ｃｏｅｆｆ＿ｆｌａｇの個数、上記ｒｅｍ＿ａｂｓ＿ｇｔｘ＿ｆｌａｇ［０］の個数、上記ｐａｒ＿ｌｅｖｅｌ＿ｆｌａｇの個数ならびに上記ｒｅｍ＿ａｂｓ＿ｇｔ２＿ｆｌａｇ（もしくは、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［１］）の個数の和が上記所定の閾値に到達する場合、上記係数スキャン順序により決定されたｎ＋１番目の量子化された変換係数に対

しては、ｓｉｇ＿ｃｏｅｆｆ＿ｆｌａｇ、ｒｅｍ＿ａｂｓ＿ｇｔ１＿ｆｌａｇ（もしくは、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［０］）、ｐａｒ＿ｌｅｖｅｌ＿ｆｌａｇ、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［１］ならびにｒｅｍ＿ａｂｓ＿ｇｔ２＿ｆｌａｇ（もしくは、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［１］）の明示的なシグナリングが省略され、上記残差情報に含まれるａｂｓ＿ｒｅｍａｉｎｄｅｒまたはｄｅｃ＿ａｂｓ＿ｌｅｖｅｌの値に基づいて上記ｎ＋１番目の量子化された変換係数の値が導出される。

【誤訳訂正３】
【訂正対象書類名】明細書
【訂正対象項目名】０２２６
【訂正方法】変更
【訂正の内容】
【０２２６】
一実施形態において、係数スキャン順序により決定された０番目の量子化された変換係数ないしｎ番目の量子化された変換係数に基づいて導出された上記有効係数フラグの個数、上記第１変換係数レベルフラグの個数、上記パリティレベルフラグの個数および上記第２変換係数レベルフラグの個数の和が上記所定の閾値に到達する場合、上記係数スキャン順序により決定されたｎ＋１番目の量子化された変換係数に対しては、有効係数フラグ、第１変換係数レベルフラグ、パリティレベルフラグ、上記第２変換係数レベルフラグの明示的なシグナリングが省略され、上記残差情報に含まれる係数レベル情報の値に基づいて上記ｎ＋１番目の量子化された変換係数の値が導出される。

【誤訳訂正４】
【訂正対象書類名】明細書
【訂正対象項目名】０２２７
【訂正方法】変更
【訂正の内容】
【０２２７】
例えば、係数スキャン順序により決定された０番目の量子化された変換係数（もしくは、１番目に量子化された変換係数）ないしｎ番目の量子化された変換係数（もしくは、ｎ＋１番目に量子化された変換係数）に基づいて導出された上記ｓｉｇ＿ｃｏｅｆｆ＿ｆｌａｇの個数、上記ｒｅｍ＿ａｂｓ＿ｇｔｘ＿ｆｌａｇ（もしくは、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［０］）の個数、上記ｐａｒ＿ｌｅｖｅｌ＿ｆｌａｇの個数ならびに上記ｒｅｍ＿ａｂｓ＿ｇｔ２＿ｆｌａｇ（もしくは、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［１］）の個数の和が上記所定の閾値に到達する場合、上記係数スキャン順序により決定されたｎ＋１番目の量子化された変換係数に対して、ｓｉｇ＿ｃｏｅｆｆ＿ｆｌａｇ、ｒｅｍ＿ａｂｓ＿ｇｔ１＿ｆｌａｇ（もしくは、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［０］）、ｐａｒ＿ｌｅｖｅｌ＿ｆｌａｇ、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［１］ならびにｒｅｍ＿ａｂｓ＿ｇｔ２＿ｆｌａｇ（もしくは、ａｂｓ＿ｌｅｖｅｌ＿ｇｔｘ＿ｆｌａｇ［ｎ］［１］）の明示的なシグナリングが省略され、上記残差情報に含まれるａｂｓ＿ｒｅｍａｉｎｄｅｒまたはｄｅｃ＿ａｂｓ＿ｌｅｖｅｌの値に基づいて上記ｎ＋１番目の量子化された変換係数の値が導出される。

【誤訳訂正５】
【訂正対象書類名】特許請求の範囲
【訂正対象項目名】全文
【訂正方法】変更
【訂正の内容】
【特許請求の範囲】
【請求項１】
デコード装置により行われる画像デコード方法であって、
残差情報を有するビットストリームを受信するステップと、

前記ビットストリームに有される前記残差情報に基づいて現ブロックに対する複数の量子化された変換係数を導出するステップと、
前記複数の量子化された変換係数に基づいて前記現ブロックに対する複数の残差サンプルを導出するステップと、
前記現ブロックに対する前記複数の残差サンプルに基づいて復元ピクチャを生成するステップと、を有し、
前記残差情報は、前記現ブロックに対する１つの量子化された変換係数に対する、有効係数フラグ、パリティレベルフラグ、第１変換係数レベルフラグおよび第２変換係数レベルフラグを有し、
前記有効係数フラグは、前記１つの量子化された変換係数が０ではない有効係数であるか否かに関し、
前記パリティレベルフラグは、前記１つの量子化された変換係数に対する変換係数レベルのパリティに関し、
前記第１変換係数レベルフラグは、前記変換係数レベルが第１閾値より大きいか否かに関し、
前記第２変換係数レベルフラグは、前記変換係数レベルが第２閾値より大きいか否かに関し、
前記第１閾値は、１より大きく、前記第２閾値は、前記第１閾値より大きく、
前記複数の量子化された変換係数を導出するステップは、
前記有効係数フラグ、前記第１変換係数レベルフラグ、前記パリティレベルフラグおよび前記第２変換係数レベルフラグをデコードするステップと、
前記デコードされた有効係数フラグの値、前記デコードされたパリティレベルフラグの値、前記デコードされた第１変換係数レベルフラグの値および前記デコードされた第２変換係数レベルフラグの値に基づいて前記１つの量子化された変換係数を導出するステップと、を有し、
前記第１変換係数レベルフラグをデコードするステップは、前記パリティレベルフラグをデコードするステップより先に行われる、画像デコード方法。
【請求項２】
前記残差情報に有される、前記現ブロック内の前記複数の量子化された変換係数に対する有効係数フラグの個数、第１変換係数レベルフラグの個数、パリティレベルフラグの個数および第２変換係数レベルフラグの個数の和は、所定の閾値以下である、請求項１に記載の画像デコード方法。
【請求項３】
前記所定の閾値は、前記現ブロックのサイズに基づいて決定される、請求項２に記載の画像デコード方法。
【請求項４】
前記残差情報に有される、前記有効係数フラグの個数、前記第１変換係数レベルフラグの個数および前記パリティレベルフラグの個数の和は、第３閾値以下であり、
前記残差情報に有される前記第２変換係数レベルフラグの個数は、第４閾値以下であり、
前記所定の閾値は、前記第３閾値と前記第４閾値との和である、請求項２に記載の画像デコード方法。
【請求項５】
係数スキャン順序により決定された０番目の量子化された変換係数ないしｎ番目の量子化された変換係数に基づいて導出された、前記有効係数フラグの個数、前記第１変換係数レベルフラグの個数、前記パリティレベルフラグの個数および前記第２変換係数レベルフラグの個数の和が前記所定の閾値に到達する場合、前記係数スキャン順序により決定されたｎ＋１番目の量子化された変換係数に対しては、有効係数フラグ、第１変換係数レベルフラグ、パリティレベルフラグおよび第２変換係数レベルフラグの明示的なシグナリングが省略され、前記残差情報に有される係数レベル情報の値に基づいて前記ｎ＋１番目の量

子化された変換係数の値が導出される、請求項２に記載の画像デコード方法。
【請求項６】
前記残差情報に有される、前記有効係数フラグ、前記第１変換係数レベルフラグ、前記パリティレベルフラグおよび前記第２変換係数レベルフラグは、コンテキストに基づいてコーディングされ、
前記係数レベル情報は、バイパスに基づいてコーディングされる、請求項５に記載の画像デコード方法。
【請求項７】
エンコード装置により行われる画像エンコード方法であって、
現ブロックに対する複数の残差サンプルを導出するステップと、
前記現ブロックに対する前記複数の残差サンプルに基づいて複数の量子化された変換係数を導出するステップと、
前記複数の量子化された変換係数に関する情報を有する残差情報をエンコードするステップと、を有し、
前記残差情報は、前記現ブロックに対する１つの量子化された変換係数に対する、有効係数フラグ、パリティレベルフラグ、第１変換係数レベルフラグおよび第２変換係数レベルフラグを有し、
前記有効係数フラグは、前記１つの量子化された変換係数が０ではない有効係数であるか否かに関し、
前記パリティレベルフラグは、前記１つの量子化された変換係数に対する変換係数レベルのパリティに関し、
前記第１変換係数レベルフラグは、前記変換係数レベルが第１閾値より大きいか否かに関し、
前記第２変換係数レベルフラグは、前記変換係数レベルが第２閾値より大きいか否かに関し、
前記第１閾値は、１より大きく、前記第２閾値は、前記第１閾値より大きく、
前記残差情報をエンコードするステップは、
前記１つの量子化された変換係数および前記第２変換係数レベルフラグの値に基づいて、前記有効係数フラグの値、前記パリティレベルフラグの値および前記第１変換係数レベルフラグの値を導出するステップと、
前記有効係数フラグ、前記第１変換係数レベルフラグをエンコードし、前記パリティレベルフラグおよび前記第２変換係数レベルフラグをエンコードするステップと、を有し、
前記第１変換係数レベルフラグをエンコードするステップは、前記パリティレベルフラグをエンコードするステップより先に行われる、画像エンコード方法。
【請求項８】
前記残差情報に有される、前記現ブロック内の前記複数の量子化された変換係数に対する有効係数フラグの個数、第１変換係数レベルフラグの個数、パリティレベルフラグの個数および第２変換係数レベルフラグの個数の和は、所定の閾値以下である、請求項７に記載の画像エンコード方法。
【請求項９】
前記所定の閾値は、前記現ブロックのサイズに基づいて決定される、請求項８に記載の画像エンコード方法。
【請求項１０】
前記残差情報に有される、前記有効係数フラグの個数、前記第１変換係数レベルフラグの個数および前記パリティレベルフラグの個数の和は、第３閾値以下であり、
前記残差情報に有される前記第２変換係数レベルフラグの個数は、第４閾値以下であり、
前記所定の閾値は、前記第３閾値と前記第４閾値との和である、請求項８に記載の画像エンコード方法。

【請求項１１】
係数スキャン順序により決定された０番目の量子化された変換係数ないしｎ番目の量子化された変換係数に基づいて導出された、前記有効係数フラグの個数、前記第１変換係数レベルフラグの個数、前記パリティレベルフラグの個数および前記第２変換係数レベルフラグの個数の和が前記所定の閾値に到達する場合、前記係数スキャン順序により決定されたｎ＋１番目の量子化された変換係数に対しては、有効係数フラグ、第１変換係数レベルフラグ、パリティレベルフラグおよび第２変換係数レベルフラグの明示的なシグナリングが省略され、前記残差情報に有される係数レベル情報の値に基づいて前記ｎ＋１番目の量子化された変換係数の値が導出される、請求項８に記載の画像エンコード方法。
【請求項１２】
前記残差情報に有される、前記有効係数フラグ、前記第１変換係数レベルフラグ、前記パリティレベルフラグおよび前記第２変換係数レベルフラグは、コンテキストに基づいてコーディングされ、
前記係数レベル情報は、バイパスに基づいてコーディングされる、請求項１１に記載の画像エンコード方法。
【請求項１３】
方法によって生成されたビットストリームを記憶するコンピュータ読み取り可能な記憶媒体であって、前記方法は、
現ブロックに対する複数の残差サンプルを導出するステップと、
前記現ブロックに対する前記複数の残差サンプルに基づいて複数の量子化された変換係数を導出するステップと、
前記複数の量子化された変換係数に関する情報を有する残差情報をエンコードして前記ビットストリームを生成するステップと、を有し、
前記残差情報は、前記現ブロックに対する１つの量子化された変換係数に対する、有効係数フラグ、パリティレベルフラグ、第１変換係数レベルフラグおよび第２変換係数レベルフラグを有し、
前記有効係数フラグは、前記１つの量子化された変換係数が０ではない有効係数であるか否かに関し、
前記パリティレベルフラグは、前記１つの量子化された変換係数に対する変換係数レベルのパリティに関し、
前記第１変換係数レベルフラグは、前記変換係数レベルが第１閾値より大きいか否かに関し、
前記第２変換係数レベルフラグは、前記変換係数レベルが第２閾値より大きいか否かに関し、
前記第１閾値は、１より大きく、前記第２閾値は、前記第１閾値より大きく、
前記残差情報をエンコードするステップは、
前記１つの量子化された変換係数および前記第２変換係数レベルフラグの値に基づいて、前記有効係数フラグの値、前記パリティレベルフラグの値および前記第１変換係数レベルフラグの値を導出するステップと、
前記有効係数フラグ、前記第１変換係数レベルフラグをエンコードし、前記パリティレベルフラグおよび前記第２変換係数レベルフラグをエンコードするステップと、を有し、
前記第１変換係数レベルフラグをエンコードするステップは、前記パリティレベルフラグをエンコードするステップより先に行われる、コンピュータ読み取り可能な記憶媒体。
【請求項１４】
画像情報に関するデータを送信する方法であって、
複数の量子化された変換係数に対する残差情報を有する画像情報のビットストリームを取得するステップであって、前記複数の量子化された変換係数に対する前記残差情報は、
現ブロックに対する複数の残差サンプルを導出するステップと、
前記現ブロックに対する前記複数の残差サンプルに基づいて前記複数の量子化された

変換係数を導出するステップと、
前記複数の量子化された変換係数に関する情報を有する残差情報をエンコードして前記ビットストリームを生成するステップと、によって生成されるステップと、
前記残差情報を有する前記画像情報の前記ビットストリームを有する前記データを送信するステップと、を有し、
前記残差情報は、前記現ブロックに対する１つの量子化された変換係数に対する、有効係数フラグ、パリティレベルフラグ、第１変換係数レベルフラグおよび第２変換係数レベルフラグを有し、
前記有効係数フラグは、前記１つの量子化された変換係数が０ではない有効係数であるか否かに関し、
前記パリティレベルフラグは、前記１つの量子化された変換係数に対する変換係数レベルのパリティに関し、
前記第１変換係数レベルフラグは、前記変換係数レベルが第１閾値より大きいか否かに関し、
前記第２変換係数レベルフラグは、前記変換係数レベルが第２閾値より大きいか否かに関し、
前記第１閾値は、１より大きく、前記第２閾値は、前記第１閾値より大きく、
前記残差情報をエンコードするステップは、
前記１つの量子化された変換係数および前記第２変換係数レベルフラグの値に基づいて、前記有効係数フラグの値、前記パリティレベルフラグの値および前記第１変換係数レベルフラグの値を導出するステップと、
前記有効係数フラグ、前記第１変換係数レベルフラグをエンコードし、前記パリティレベルフラグおよび前記第２変換係数レベルフラグをエンコードするステップと、を有し、
前記第１変換係数レベルフラグをエンコードするステップは、前記パリティレベルフラグをエンコードするステップより先に行われる、方法。