



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2012-0085850
(43) 공개일자 2012년08월01일

(51) 국제특허분류(Int. Cl.)
H04L 27/26 (2006.01) *H04L 1/00* (2006.01)
(21) 출원번호 10-2012-7013278
(22) 출원일자(국제) 2010년10월19일
심사청구일자 2012년05월23일
(85) 번역문제출일자 2012년05월23일
(86) 국제출원번호 PCT/JP2010/068365
(87) 국제공개번호 WO 2011/052429
국제공개일자 2011년05월05일
(30) 우선권주장
JP-P-2009-246037 2009년10월27일 일본(JP)

(71) 출원인
샤프 가부시키가이샤
일본 오사카후 오사카시 아베노구 나가이케조 22
방 22고
(72) 발명자
요시모토 다까시
일본 545-8522 오사카후 오사카시 아베노구
나가이케조 22방 22고 샤프 가부시키가이샤 내
야마다 료파
일본 545-8522 오사카후 오사카시 아베노구
나가이케조 22방 22고 샤프 가부시키가이샤 내
(74) 대리인
박충범, 장수길, 이중희

전체 청구항 수 : 총 12 항

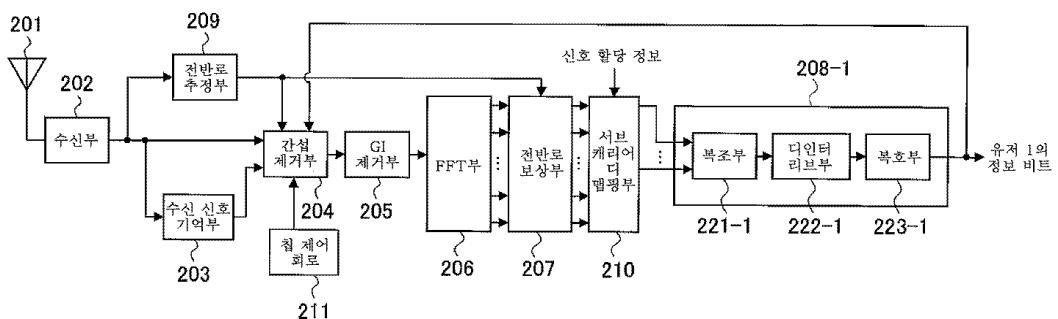
(54) 발명의 명칭 수신 장치, 수신 방법, 통신 시스템 및 통신 방법

(57) 요 약

멀티 캐리어 변조된 신호를 수신하는 수신부와, 복호 처리 결과를 사용하여 생성한 변조 심볼 레플리카를 상기 수신부가 수신한 신호로부터 제거하여 출력하는 간섭 제거부와, 간섭 제거부에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 신호 검출부를 구비하고, 간섭 제거부는 변조 심볼 레플리카를 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 생성한다.

대 표 도

200



특허청구의 범위

청구항 1

멀티 캐리어 변조된 신호를 수신하는 수신부와,

복호 처리 결과를 사용하여 생성한 시간 영역의 간섭 레플리카를 상기 수신부가 수신한 신호로부터 제거하는 간섭 제거부와,

상기 간섭 제거부에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 신호 검출부를 구비하고,

상기 간섭 제거부는,

상기 간섭 레플리카를, 상기 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 생성하는 것을 특징으로 하는 수신 장치.

청구항 2

제1항에 있어서, 상기 수신부는 복수의 부호화 블록의 부호화 비트로 생성한 데이터 변조 심볼로 구성되는 멀티 캐리어 변조한 신호를 수신하고,

상기 간섭 제거부는 상기 간섭 레플리카를 상기 부호화 블록 중 적어도 1개의 부호화 블록에 대한 데이터 변조 심볼의 복호 처리 결과를 사용하여 생성하는 것을 특징으로 하는 수신 장치.

청구항 3

제2항에 있어서, 상기 멀티 캐리어 변조한 신호는 상기 부호화 블록이 유저마다 할당되어 있는 신호인 것을 특징으로 하는 수신 장치.

청구항 4

제1항에 있어서, 상기 신호 검출부는,

상기 간섭 제거부에 의해 출력한 신호 중, 원하는 데이터 변조 심볼만에 대한 복호 처리를 행하고 그 복호 처리 결과를 출력하는 것을 특징으로 하는 수신 장치.

청구항 5

제1항에 있어서, 상기 간섭 제거부에 의해 출력한 신호를 복조하는 복조부를 구비하고,

상기 간섭 제거부는 상기 간섭 레플리카를, 상기 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부의 데이터 변조 심볼의 복호 처리 결과와 그 밖의 일부의 데이터 변조 심볼의 상기 복조부의 복조 처리 결과를 사용하여 생성하는 것을 특징으로 하는 수신 장치.

청구항 6

제5항에 있어서, 상기 수신부는,

복수의 부호화 블록의 부호화 비트로 생성한 데이터 변조 심볼로 구성되는 멀티 캐리어 변조한 신호를 수신하고,

상기 간섭 제거부는 상기 간섭 레플리카를 복수의 부호화 블록 중 적어도 1개의 부호화 블록에 대한 데이터 변조 심볼의 복호 처리 결과와 상기 부호화 블록을 제외한 적어도 1개의 부호화 블록에 대한 데이터 변조 심볼의 복조 결과를 사용하여 생성하는 것을 특징으로 하는 수신 장치.

청구항 7

제1항에 있어서, 상기 간섭 제거부는,

복호 처리 결과를 사용하여 변조 심볼 레플리카를 생성하는 심볼 레플리카 생성부와,

상기 변조 심볼 레플리카와 전반로 추정값을 사용하여 간접 레플리카를 생성하는 간접 레플리카 생성부와,
상기 수신부가 수신한 신호에서 상기 간접 레플리카를 감산하는 감산부
를 구비하는 것을 특징으로 하는 수신 장치.

청구항 8

멀티 캐리어 변조한 신호를 수신하는 제1 스텝과,
복호 처리 결과를 사용하여 생성한 시간 영역의 간접 레플리카를 상기 제1 스텝에 의해 수신한 신호로부터 제거
하여 출력하는 제2 스텝과,
상기 제2 스텝에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 제3 스텝을 갖고,
상기 제2 스텝은,
상기 간접 레플리카를, 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사
용하여 생성하는 스텝을 포함하는 것
을 특징으로 하는 수신 방법.

청구항 9

멀티 캐리어 변조한 신호를 송신하는 송신 장치와, 상기 송신 장치에 의해 송신된 신호를 수신하여 복호하는 수
신 장치를 구비하는 통신 시스템으로서,
상기 수신 장치는,
상기 송신 장치에 의해 송신된 신호를 수신하는 수신부와,
복호 처리 결과를 사용하여 생성한 시간 영역의 간접 레플리카를 상기 수신부가 수신한 신호로부터 제거하여 출력
하는 간접 제거부와,
상기 간접 제거부에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 신호 검출부를 구비하고,
상기 간접 제거부는,
상기 간접 레플리카를, 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사
용하여 생성하는 것을 특징으로 하는 통신 시스템.

청구항 10

멀티 캐리어 변조한 신호를 송신하는 스텝과,
상기 송신 장치에 의해 송신된 신호를 수신하여 복호하는 스텝을 갖는 통신 방법으로서,
상기 수신하여 복호하는 스텝은,
멀티 캐리어 변조한 신호를 수신하는 제1 스텝과,
복호 처리 결과를 사용하여 생성한 시간 영역의 간접 레플리카를 상기 제1 스텝에 의해 수신한 신호로부터 제거
하여 출력하는 제2 스텝과,
상기 제2 스텝에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 제3 스텝
을 갖고,
상기 제2 스텝은,
상기 간접 레플리카를, 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사
용하여 생성하는 것,
을 특징으로 하는 통신 방법.

청구항 11

복호 처리 결과를 사용하여 생성한 시간 영역의 간섭 레플리카를 수신한 멀티 캐리어 변조한 신호로부터 제거하여 출력하는 간섭 제거 회로와,

상기 간섭 제거 회로에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 신호 검출 회로와, 적어도 상기 간섭 제거 회로에 대하여 제어를 행하는 칩 제어 회로를 갖고,

상기 간섭 제거 회로는,

상기 간섭 레플리카를, 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 생성하는 회로를 포함하는 것을 특징으로 하는 수신 회로.

청구항 12

제1항에 있어서, 상기 간섭 제거부는,

원하지 않는 데이터 변조 심볼이 배치된 멀티 캐리어 변조 신호의 심볼수가 원하는 데이터 변조 심볼이 배치된 멀티 캐리어 변조 신호의 심볼수보다 많은 경우에,

원하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 간섭 레플리카를 생성하는 것을 특징으로 하는 수신 장치.

명세서

기술 분야

[0001]

본 발명은 수신 장치, 수신 방법, 통신 시스템 및 통신 방법에 관한 것이다.

배경 기술

[0002]

무선 통신 시스템에 있어서, 예를 들어, OFDM(Orthogonal Frequency Division Multiplex: 직교 주파수 분할 다중)을 사용한 멀티 캐리어 전송 방식은 멀티 캐리어화와 가드 인터벌(GI: Guard Interval)의 삽입에 의해, 고속 디지털 신호 전송에 있어서의 멀티 패스 페이딩의 영향을 경감할 수 있다. 그러나, OFDM에 있어서, 가드 인터벌 구간을 초과하는 지연파가 존재하면, 전의 심볼이 고속 푸리에 변환(FFT: Fast Fourier Transform) 구간에 인입함으로써 발생하는 심볼간 간섭(ISI: Inter Symbol Interference)이나, 고속 푸리에 변환 구간에 심볼의 이음매, 즉 신호의 불연속 구간이 들어가는 것에 의해 발생하는 캐리어간 간섭(ICI: Inter Carrier Interference)이 발생하여, 특성 열화의 원인이 된다.

[0003]

도 18은 멀티 패스 환경을 거쳐서 송신 장치로부터 수신 장치에 도달하는 신호의 개요를 도시하는 도면이다. 도 18에 있어서, 횡축은 시간이다. OFDM 심볼은, 유효 심볼과, 이 유효 심볼 전에 배치되고 상기 유효 심볼의 후반 부분을 카피하여 부가한 가드 인터벌에 의해 구성되어 있다.

[0004]

선행파 s1(최초에 도래한 파)과 동기를 취하고, 구간 t4에서 FFT 처리를 행한 경우에, 지연파 s2는 지연 시간이 가드 인터벌 이내의 지연 t1로 제한된 경우의 예를 나타내고 있으며, 지연파 s3 및 s4는 가드 인터벌을 초과하는 지연 t2 및 t3이 발생한 지연파를 나타내고 있다. 또한,선행파, 지연파는, 도래파라고도 칭한다. 도 18의 사선부는 원하는 OFDM 심볼 전의 OFDM 심볼의 성분을 나타낸다.

[0005]

지연파 s3 및 s4에 대해서는, 그 전에 있는 사선부에 나타낸 바와 같이, 원하는 OFDM 심볼 전의 OFDM 심볼이 FFT 구간 t4 내에 들어가 있고, 심볼간 간섭(ISI: Inter-Symbol Interference)이 발생한다. 또한, 지연파 s3에서는, 구간 t4에 원하는 OFDM 심볼과 원하는 OFDM 심볼 전의 OFDM 심볼과의 이음매가 들어가게 되어, 캐리어 간 간섭(ICI: Inter-Carrier Interference)이 발생한다. 지연파 s4에 있어서도, 마찬가지로, 구간 t4에 원하는 OFDM 심볼과 원하는 OFDM 심볼 전의 OFDM 심볼과의 이음매가 들어가서, 캐리어간 간섭이 발생한다.

[0006]

이들 심볼간 간섭, 캐리어간 간섭에 의한 특성 열화를 개선하기 위한 한 수법이 하기의 특허문헌 1, 특허문헌 2에 있어서 제안되어 있다. 이들 기술에서는, 수신 장치에 있어서, 한번 복조 동작을 행한 후에, 오류 정정 결과(MAP(Maximum A posteriori Probability: 최대 사후 확률) 복호기 출력)를 이용하여, 상기 심볼간 간섭 성분 및 상기 캐리어간 간섭 성분을 포함하는 원하는 것 이외의 서브캐리어의 복제 신호(간섭 레플리카 신호)를 작성한 후, 이것을 수신 신호로부터 제거한 신호에 대하여 MMSE(최소 평균 제곱 오차) 규범에 기초한 신호 등화 처리, 다시 복조 동작을 행하는 과정을 반복하여 행함으로써, 심볼간 간섭, 캐리어간 간섭에 의한 특성 열화의 개선을 행하고 있다. 이와 같이, 간섭 제거, 등화 처리 및 복호 처리를, 연관정 결과를 주고받으면서 반복하여

행하는 기술을 터보 등화라고 칭한다.

[0007] 그런데, 무선 통신 시스템에 있어서, OFDM을 사용한 다원 접속으로서, OFDMA(Orthogonal Frequency Division Multiple Access: 직교 주파수 분할 다원 접속)가 있다(예를 들어, 하기 비특허문헌 1 참조).

[0008] 도 19는, OFDMA에 있어서, 복수의 서브캐리어와 복수의 OFDM 심볼에 유저 1, 유저 2 및 유저 3의 데이터 변조 심볼을 할당하는 도면이며, 종축이 주파수, 횡축이 시간이다. 여기서, 하나의 서브캐리어와 하나의 OFDM 심볼로 이루어지는 단위를 리소스 엘리먼트라고 칭하고, 도 19에서는, 송신기는 336개의 리소스 엘리먼트에 배치된 데이터의 데딩(송신 프레임이라 칭함)로 수신기에 데이터를 송신한다.

[0009] 도 19에 있어서는, 유저 1 및 유저 2는 각각 12개의 서브캐리어와 7개의 OFDM 심볼의 84개의 리소스 엘리먼트를 점유한다. 유저 3은 12개의 서브캐리어와 14개의 OFDM 심볼로 이루어지는 168개의 리소스 엘리먼트를 점유한다. 각 유저가 점유한 각 서브캐리어에는, 이를 유저가 송신하는 데이터 변조 심볼이 배치된다. 여기에서는, 각 유저는 상기 점유하는 리소스 엘리먼트를 하나의 블록으로 하여, 송신하는 정보 비트를 부호화하고 있다. 송신하는 상기 정보 비트를 부호화하는 단위를 부호화 블록(코딩 블록), 정보 비트를 부호화한 신호를 부호화 비트라고 칭한다. 그리고, 유저 1 및 유저 2의 부호화 블록은 84개의 리소스 엘리먼트에 배치되는 정보 비트로 이루어지고, 유저 3의 부호화 블록은 168개의 리소스 블록에 배치되는 정보 비트로 이루어진다. 즉, 도 19에서 도시된 OFDMA는, 송신 프레임이 복수의 부호화 블록으로 구성되고 또한 동일한 OFDM 심볼을 구성하는 서브캐리어에 다른 부호화 블록의 부호화 비트로부터 생성한 데이터 변조 심볼이 할당되어 있게 된다.

[0010] 이 OFDMA에 있어서도, 가드 인터벌 구간을 초과하는 지연파가 존재하면, 심볼간 간섭, 캐리어간 간섭이 발생하여, 각 유저의 전송 특성이 열화된다.

선행기술문헌

특허문헌

[0011] (특허문헌 0001) 일본 특허 공개 제2004-221702호 공보

(특허문헌 0002) WO2007/136056호 공보

비특허문헌

[0012] (비특허문헌 0001) "3rd Generation Partnership Project; Technical Specification Group Radio Access Network; Evolved Universal Terrestrial Radio Access(E-UTRA); Physical Channels and Modulation(Release 8)" 3GPP TS 36. 211 V8. 3.0, 2008년 5월

발명의 내용

해결하려는 과제

[0013] 상기의 특허문헌 1 또는 특허문헌 2에 기재된 종래의 터보 등화 처리에서는, 동일한 OFDM 심볼을 구성하는 모든 서브캐리어에 배치된 데이터 변조 심볼에 대한 레플리카를 사용하여 터보 등화 처리를 행하고 있다. 따라서, 종래의 터보 등화 처리에서는, 송신 프레임이 복수의 부호화 블록으로 구성된 OFDMA 신호를 수신한 경우, 원하는 부호화 블록뿐만 아니라, 원하지 않는 부호화 블록에 대해서도 부호화 비트 LLR로 대표되는 오류 정정 복호 결과를 산출하는 것이 필요해진다. 예를 들어, 유저 1의 수신 장치가, 도 19에 기재된 바와 같이, 3개의 유저가 할당된 OFDMA 신호를 수신하고, 제2 OFDM 심볼에 대하여 터보 등화 처리를 행하는 경우, 상기 제2 OFDM 심볼에 대한 심볼간 간섭 레플리카를 생성하기 위해서는, 유저 1에 대한 신호의 복호 결과와 원하지 않는 신호인 유저 3에 대한 신호의 복호 결과로부터 변조 심볼 레플리카를 생성할 필요가 있다. 결과로서, 다른 유저의 신호(원하지 않는 부호화 블록)에 대한 오류 정정 복호 처리가 수신기의 신호 처리의 효율을 저하시킨다는 문제를 발생시키게 된다.

[0014] 본 발명은 상기 문제를 감안하여 이루어진 것으로서, 그의 목적은, 가드 인터벌 구간을 초과하는 지연파가 존재하는 환경 하에서 복수의 유저의 데이터 신호가 배치된 멀티 캐리어 신호를 수신한 경우에 있어서, 복수의 유저

의 부호화 블록의 비트수가 상이함으로써 터보 등화 처리 시간을 연장시키는 일 없이, 심볼간 간섭, 서브캐리어 간 간섭을 제거하여, 전송 특성을 개선할 수 있는 수신 장치 및 수신 방법을 제공하는 데에 있다.

과제의 해결 수단

[0015]

본 발명의 1 관점에 의하면, 멀티 캐리어 변조된 신호를 수신하는 수신부와, 복호 처리 결과를 사용하여 생성한 변조 심볼 레플리카를 상기 수신부가 수신한 신호로부터 제거하여 출력하는 간섭 제거부와, 상기 간섭 제거부에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 신호 검출부를 구비하고, 상기 간섭 제거부는 상기 변조 심볼 레플리카를, 상기 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 생성하는 것을 특징으로 하는 수신 장치가 제공된다. 상기 간섭 제거부는 상기 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 변조 심볼 레플리카를 사용하여 간섭 제거하는 것이 바람직하다.

[0016]

상기 수신부는 복수의 부호화 블록의 부호화 비트로 생성한 데이터 변조 심볼로 구성되는 멀티 캐리어 변조한 신호를 수신하고, 상기 간섭 제거부는 상기 변조 심볼 레플리카를 상기 부호화 블록 중 적어도 1개의 부호화 블록에 대한 데이터 변조 심볼의 복호 처리 결과를 사용하여 생성하는 것이 바람직하다. 상기 멀티 캐리어 변조한 신호는 상기 부호화 블록이 유저마다 할당되어 있는 신호인 것이 바람직하다. 상기 신호 검출부는 상기 간섭 제거부에 의해 출력한 신호 중, 원하는 데이터 변조 심볼만에 대한 복호 처리를 행하고 그 복호 처리 결과를 출력하는 것이 바람직하다.

[0017]

상기 간섭 제거부에 의해 출력한 신호를 복조하는 복조부를 구비하고, 상기 간섭 제거부는 상기 변조 심볼 레플리카를, 상기 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부의 데이터 변조 심볼의 복호 처리 결과와 그 밖의 일부의 데이터 변조 심볼의 상기 복조부의 복조 처리 결과를 사용하여 생성하는 것이 바람직하다. 상기 수신부는 복수의 부호화 블록의 부호화 비트로 생성한 데이터 변조 심볼로 구성되는 멀티 캐리어 변조한 신호를 수신하고, 상기 간섭 제거부는 상기 변조 심볼 레플리카를 복수의 부호화 블록 중 적어도 1개의 부호화 블록에 대한 변조 심볼의 복호 처리 결과와 상기 부호화 블록을 제외한 적어도 1개의 부호화 블록에 대한 데이터 변조 심볼의 복조 결과를 사용하여 생성하는 것이 바람직하다.

[0018]

또한, 상기 간섭 제거부는 복호 처리 결과를 사용하여 변조 심볼 레플리카를 생성하는 심볼 레플리카 생성부와, 상기 변조 심볼 레플리카와 전반로 추정값을 사용하여 간섭 레플리카를 생성하는 간섭 레플리카 생성부와, 상기 수신부가 수신한 신호로부터 상기 간섭 레플리카를 감산하는 감산부를 구비하는 것이 바람직하다.

[0019]

본 발명의 다른 관점에 의하면, 멀티 캐리어 변조한 신호를 수신하는 제1 스텝과, 복호 처리 결과를 사용하여 생성한 변조 심볼 레플리카를 상기 제1 스텝에 의해 수신한 신호로부터 제거하여 출력하는 제2 스텝과, 상기 제2 스텝에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 제3 스텝을 갖고, 상기 제2 스텝은 상기 변조 심볼 레플리카를, 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 생성하는 스텝을 포함하는 것이 바람직하다.

[0020]

또한, 본 발명은 멀티 캐리어 변조한 신호를 송신하는 송신 장치와, 상기 송신 장치에 의해 송신된 신호를 수신하여 복호하는 수신 장치를 구비하는 통신 시스템으로서, 상기 수신 장치는 상기 송신 장치에 의해 송신된 신호를 수신하는 수신부와, 복호 처리 결과를 사용하여 생성한 변조 심볼 레플리카를 상기 수신부가 수신한 신호로부터 제거하여 출력하는 간섭 제거부와, 상기 간섭 제거부에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 신호 검출부를 구비하고, 상기 간섭 제거부는 상기 변조 심볼 레플리카를, 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 생성하는 것을 특징으로 하는 통신 시스템이다.

[0021]

또한, 본 발명은 멀티 캐리어 변조한 신호를 송신하는 스텝과, 상기 송신 장치에 의해 송신된 신호를 수신하여 복호하는 스텝을 갖는 통신 방법으로서, 상기 수신하여 복호하는 스텝은, 멀티 캐리어 변조한 신호를 수신하는 제1 스텝과, 복호 처리 결과를 사용하여 생성한 변조 심볼 레플리카를 상기 제1 스텝에 의해 수신한 신호로부터 제거하여 출력하는 제2 스텝과, 상기 제2 스텝에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 제3 스텝을 갖고, 상기 제2 스텝은 상기 변조 심볼 레플리카를, 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 생성하는 것을 특징으로 하는 통신 방법이다.

[0022]

또한, 본 발명은 복호 처리 결과를 사용하여 생성한 변조 심볼 레플리카를 수신한 멀티 캐리어 변조한 신호로부터 제거하여 출력하는 간섭 제거 회로와, 상기 간섭 제거 회로에 의해 출력한 신호를 복호 처리하여 복호 처리 결과를 출력하는 신호 검출 회로와, 적어도 상기 간섭 제거 회로에 대하여 제어를 행하는 칩 제어 회로를 갖고,

상기 간섭 제거 회로는, 상기 변조 심볼 레플리카를, 수신부가 수신한 신호를 구성하는 데이터 변조 심볼의 일부에 대한 복호 처리 결과를 사용하여 생성하는 회로를 포함하는 것을 특징으로 하는 수신 회로이다.

[0023] 또한, 본 발명은 상기의 통신 방법을 컴퓨터에 실행시키기 위한 프로그램이어도 되고, 상기 프로그램을 기록하는 컴퓨터 판독 가능한 기록 매체여도 된다. 상기 프로그램은 인터넷 등의 전송 매체를 개체하여 취득한 것이어서 된다.

[0024] 본 명세서는 본원의 우선권의 기초인 일본 특허 출원 제2009-246037호의 명세서 및/또는 도면에 기재되는 내용을 포함한다.

발명의 효과

[0025] 본 발명에 따르면, 가드 인터벌 구간을 초과하는 지연파가 존재하는 환경 하에서 복수의 부호화 블록의 데이터 신호가 배치된 멀티 캐리어 신호를 수신한 경우, 원하는 부호화 블록의 이외의 부호화 블록에 대한 간섭 레플리카 생성의 부하를 삐감할 수 있고, 수신기의 신호 처리의 효율 저하를 개선할 수 있다.

[0026] 특히, 송신 프레임 내에 배치된 원하지 않는 부호화 블록의 부호화 비트로부터 생성한 데이터 변조 심볼의 배치에 의존하지 않고, 원하는 부호화 블록에 대한 심볼간 간섭, 서브캐리어간 간섭을 터보 등화 처리에 의해 효율적으로 제거하여 전송 특성을 개선할 수 있다. 또한, 원하지 않는 부호화 블록의 부호화 비트수에 의존하지 않고, 원하는 부호화 블록의 부호화 비트수에 기초하여 터보 등화 처리를 행할 수 있어 전송 특성을 개선할 수 있다.

도면의 간단한 설명

[0027] 도 1은 본 발명의 제1 실시 형태에 따른 송신 장치(100)의 일 구성예를 도시하는 기능 블록도이다.

도 2는 심볼 생성부에서 입력되는 유저 n 의 데이터 변조 심볼과 파일럿 심볼을 IFFT부의 입력 포인트에 맵핑한 예를 도시하는 도면이다.

도 3은 본 발명의 제1 실시 형태에 따른 수신 장치의 일 구성예를 도시하는 개략 블록도이다.

도 4는 간섭 제거부의 일 구성예를 도시하는 기능 블록도이다.

도 5는 레플리카 생성부의 일 구성예를 도시하는 기능 블록도이다.

도 6은 수신 장치의 동작을 설명하는 흐름도이다.

도 7은 본 발명의 제2 실시 형태에 따른 수신 장치의 일 구성예를 도시하는 기능 블록도이다.

도 8은 간섭 제거부의 일 구성예를 도시하는 기능 블록도이다.

도 9는 레플리카 생성부의 일 구성예를 도시하는 기능 블록도이다.

도 10은 수신 장치의 동작을 설명하는 흐름도이다.

도 11은 복수 유저의 데이터 변조 심볼과 파일럿 심볼이 리소스 엘리먼트에 맵핑된 다른 예를 도시하는 도면이다.

도 12는 복수 유저의 데이터 변조 심볼과 파일럿 심볼이 리소스 엘리먼트에 맵핑된 다른 예를 도시하는 도면이다.

도 13은 본 발명의 제3 실시 형태에 따른 송신 장치의 일 구성예를 도시하는 기능 블록도이다.

도 14는 심볼 생성부에서 입력되는 유저 1의 데이터 변조 심볼과 파일럿 심볼을 IFFT부의 입력 포인트에 맵핑한 예를 도시하는 도면이다.

도 15는 본 발명의 제3 실시 형태에 따른 수신 장치의 일 구성예를 도시하는 기능 블록도이다.

도 16은 간섭 제거부의 일 구성예를 도시하는 기능 블록도이다.

도 17은 수신 장치의 동작을 설명하는 흐름도이다.

도 18은 멀티 패스 환경을 거쳐서 송신 장치로부터 수신 장치에 도달하는 신호의 개요를 도시하는 도면이다.

도 19는 OFDMA에 있어서, 복수의 서브캐리어와 복수의 OFDM 심볼에 유저 1, 유저 2 및 유저 3의 데이터 변조 심

볼을 할당하는 도면이며, 종축이 주파수, 횡축이 시간이다.

[부호의 설명]

100: 송신 장치

101: 안테나

102-1 내지 N: 심볼 생성부

111-1 내지 N: 부호부

103: IFFT부

104: GI 삽입부

105: 송신부

200: 수신 장치

201: 안테나

202: 수신부

203: 수신 신호 기억부

204: 간섭 제거부

205: GI 제거부

206: FFT부

207: 전반로 보상부

208-1: 신호 검출부

209: 전반로 추정부

221-1: 복조부

222-1: 디인터리브부

223-1: 복호부

발명을 실시하기 위한 구체적인 내용

[0028]

이하, 본 발명의 실시 형태에 대해서 상세하게 설명한다.

[0029]

(제1 실시 형태)

[0030]

본 발명의 실시 형태에서는, 송신 장치가 직교하는 멀티 캐리어에 있어서 복수의 유저가 주파수 다원 접속되어 있는 OFDMA의 신호를 송신하는 경우를 예로 하여 설명한다.

[0031]

본 발명의 제1 실시 형태에 의한 통신 시스템은, 복수 유저의 신호가 할당된 OFDMA 신호(멀티 캐리어 변조한 신호)를 송신하는 송신 장치(100)와 송신 장치(100)가 송신한 신호를 수신하는 수신 장치(200)로 구성된다. 이하에서는, 송신 장치(100)는 셀룰러 시스템의 다운링크에 있어서의 기지국에 설치되고, 수신 장치(200)는 기지국에 링크하고 있는 복수의 이동 단말기 중 1개의 이동 단말기에 탑재되어 있는 경우를 예로 하여 설명한다.

[0032]

도 1은 본 발명의 제1 실시 형태에 따른 송신 장치(100)의 일 구성예를 도시하는 기능 블록도이다. 송신 장치(100)는 심볼 생성부(102-1 내지 102-N), IFFT(역고속 푸리에 변환)부(103), GI 삽입부(104), 송신부(105) 및 파일럿 생성부(106)를 포함하여 구성되고, 송신부(105)에 안테나부(101)가 접속되어 있다. 또한, N은 송신 장치(100)가 배치된 기지국에 링크할 수 있는 유저수이다.

[0033]

심볼 생성부(102-n)(n=1, 2, ···, N)는 기지국의 송신 장치(100)로부터 유저 n에 송신하는 신호를 생성한다. 심볼 생성부(102-n)는 부호부(111-n), 인터리브부(112-n), 변조부(113-n)를 구비하고 있다.

[0034]

심볼 생성부(102-n)에는, MAC(Media Access Control, 매체 액세스 제어)부 등(도 1에는 도시하지 않는다. MAC

부 등이란 MAC층, 네트워크층 등의 상위층에 위치하는 기능을 말함)으로부터 입력된 유저 n에 송신하는 정보 비트가 입력된다. 또한, 정보 비트란 압축 부호화된 음성 신호, 영상 신호, 그 밖의 데이터 신호를 「0」, 「1」로 나타낸 신호이다. 부호부(111-n)는 입력된 유저 n의 정보 비트에 대하여 터보 부호, LDPC(Low Density Parity Check: 저밀도 패리티 검사), 컨벌루션 부호 등 중의 어느 하나의 오류 정정 부호화 처리를 행한다. 즉, 유저마다 다른 부호화 블록에서 부호화하고 있다.

[0035] 인터리브부(112-n)는 주파수 선택성 페이딩에 의한 수신 전력의 저조에 기인하는 버스트 오류가 발생하는 것을 개선하기 위해서, 부호부(111-n)로부터 출력되는 유저 n의 부호화 비트의 정렬 순서를 교체한다. 변조부(113-n)는 인터리브부(112-n)가 출력하는 유저 n의 부호화 비트를 맵핑하고, BPSK(Binary Phase Shift Keying: 2상 위상 편이 변조), QPSK(Quadrature Phase Shift Keying: 4상 위상 편이 변조), 16QAM(16 Quadrature Amplitude Modulation: 16값 직교 진폭 변조), 64QAM(64 Quadrature Amplitude Modulation: 64값 직교 진폭 변조) 등의 데이터 변조 심볼을 생성한다.

[0036] 파일럿 생성부(106)는 수신 장치에 있어서 전반로를 추정할 수 있는 파일럿 심볼을 생성한다. 파일럿 심볼은 송신 장치(100)가 설치된 기지국에 링크하고 있는 이동 단말기(유저)에 공통이어도 되고, 유저마다 규정되어 있어도 된다. 파일럿 심볼을 구성하는 부호 계열은, 아다마르 부호, CAZAC(Constant Amplitude Zero Auto-Correlation) 계열 등의 직교한 계열인 것이 바람직하다.

[0037] IFFT부(103)는 MAC부 등(도시 생략)으로부터 통지되는 신호 할당 정보에 기초하여, 심볼 생성부(102-n)로부터 입력되는 유저 n의 데이터 변조 심볼과 파일럿 심볼을 IFFT 입력 포인트에 맵핑하고(서브캐리어 맵핑), IFFT 처리를 행함으로써, 각각의 심볼을 주파수 영역의 신호로부터 시간 영역의 신호로 변환한다. 또한, 이하에서는, 설명의 간소화를 위해서 IFFT 포인트수와 서브캐리어수가 동일한 것으로 설명하는데, 이것에 한정하는 취지는 아니다. IFFT 포인트수가 서브캐리어수가 이하여도 되고, 서브캐리어수가 IFFT 포인트수 이상이면, IFFT부를 복수개 구비할 수 있다.

[0038] 도 2는 심볼 생성부(102-n)로부터 입력되는 유저 n의 데이터 변조 심볼과 파일럿 심볼을 IFFT부(103)의 입력 포인트에 맵핑한 예를 도시하는 도면이다. 도 2는 24개의 서브캐리어수와 14개의 OFDM 심볼로 구성된 송신 프레임에 3개의 유저 및 파일럿 심볼을 할당한 경우를 나타내고 있다. 제1번째의 OFDM 심볼의 제k번째의 서브캐리어의 리소스 엘리먼트를 (k, 1)로 한다.

[0039] 도 2에서는 파일럿 심볼을 리소스 엘리먼트 (K_p, L_p)=(1, 1), (7, 1), (13, 1), (19, 1), (4, 5), (10, 5), (16, 5), (22, 5), (1, 8), (7, 8), (13, 8), (19, 8), (4, 12), (10, 12), (16, 12), (22, 12)에 배치하고 있다(사선의 리소스 엘리먼트가 상당함). 유저 1에 송신하는 데이터 변조 심볼은 리소스 엘리먼트(K_1, L_1), ($K_1=1\cdots 12, L_1=1\cdots 7$, 단, 파일럿 심볼을 배치한 리소스 엘리먼트는 제외함)에 배치된다. 유저 2에 송신하는 데이터 변조 심볼은 리소스 엘리먼트(K_2, L_2), ($K_2=1, \dots, 12, L_2=8, \dots, 14$, 단, 파일럿 심볼을 배치한 리소스 엘리먼트는 제외함)에 배치된다. 유저 3에 송신하는 데이터 변조 심볼은 리소스 엘리먼트(K_3, L_3), ($K_3=13, \dots, 24, L_3=1, \dots, 14$, 단, 파일럿 심볼을 배치한 리소스 엘리먼트는 제외함)에 배치된다. 따라서, 예를 들어, 제1 OFDM 심볼에 대한 IFFT 처리에서는, IFFT 입력 포인트의 제1, 7, 13, 19번째로 파일럿 심볼을 맵핑하고, 제1부터 제12번째까지(파일럿 심볼이 맵핑한 IFFT 입력 포인트는 제외함)에 유저 1의 데이터 변조 심볼을 맵핑하고, 제13부터 제24번째까지(파일럿 심볼이 맵핑한 IFFT 입력 포인트는 제외함)에 유저 2의 데이터 변조 심볼을 맵핑한다.

[0040] 각 유저의 데이터 변조 심볼을 맵핑하는 리소스 엘리먼트는 신호 할당 정보에 의해 통지된다. 신호 할당 정보가 통지하는 리소스 엘리먼트는 송신 장치(100)를 구비한 기지국과 각 유저의 이동 단말기 사이의 전반로 상황 및 기지국이 각 유저의 이동 단말기에 송신하는 데이터량 등에 기초하여 결정된다. 이 데이터 변조 심볼을 맵핑하는 리소스 엘리먼트를 결정하는 것을 스케줄링이라 칭한다.

[0041] 신호 할당 정보는 상기 유저의 데이터 변조 심볼이 할당된 OFDMA 심볼과 동일한 OFDM 심볼, 또는 상기 유저의 데이터 변조 심볼이 할당된 송신 프레임과 동일한 송신 프레임으로 유저에게 통지해도 되고, 다른 OFDM 심볼 또는 다른 송신 프레임으로 통지해도 된다.

[0042] 또한, 도 2에서는, OFDMA를 구성하는 리소스 엘리먼트에 유저에 송신하는 데이터 변조 심볼 및 파일럿 심볼을 맵핑하고 있지만, 각 유저에 대한 제어 신호를 포함해도 된다.

[0043] 도 1로 돌아가서, GI 삽입부(104)는 IFFT부(103)가 변환한 시간 영역의 신호에 가드 인터벌(GI)을 부가한다. 예를 들어, IFFT부(103)가 출력하는 시간 영역의 신호(유효 심볼)의 후반의 일부를 카피하고, 유효 심볼의 선두

에 부가한다. GI를 부가한 유효 심볼을 OFDM 심볼이라 칭한다. GI 삽입부(104)가 출력하는 신호를 $s(t)$ 라 하면, 다음 수학식 1로 나타낼 수 있다.

수학식 1

$$s(t) = \frac{1}{\sqrt{N_f}} \sum_{l=-\infty}^{\infty} \sum_{k=0}^{N_f-1} c_{k,l} e^{jk\Delta_f(l-T_s)}$$

[0044]

[0045] 단, N_f 는 IFFT 포인트수, c_k , 1은 제1번째의 OFDM 심볼의 제k 서브캐리어에 할당된 심볼, Δ_f 는 서브캐리어 간격, T_s 는 OFDM 심볼 길이(GI 길이를 포함함), j 는 허수 단위이다.

[0046]

송신부(105)는 GI 삽입부(104)가 출력하는 OFDM 심볼을 아날로그 신호로 변환하고(Digital to Analog 변환하고), 아날로그 신호로 변환된 신호에 대하여 대역제한을 행하는 필터링 처리를 행하고, 또한 필터링 처리된 신호를 송신 가능한 주파수 대역으로 업 컨버트하고, 안테나부(101)를 통하여 송신한다. 이 송신 장치(100)가 출력하는 신호를 OFDMA 신호라고 칭한다.

[0047]

상술에서는, 본 실시 형태에 있어서의 수신 장치(200)가 수신하는 OFDMA 신호에 복수 유저의 데이터 변조 심볼이 할당되고, 데이터 변조 심볼은 유저마다 정보 비트를 부호화한 부호화 비트로 구성되어 있는 경우를 예로 하여 설명했지만, 데이터 변조 심볼을 동일 유저에 대한 정보 비트를 복수의 부호부에서 부호화한 부호화 비트로 구성하는 경우에 있어서도 적용 가능하다. 즉, 도 2에 있어서의 유저 1 내지 유저 3 각각이 점유한 리소스 엘리먼트를 유저 1이 모두 점유하고, 유저 1이 점유한 리소스 엘리먼트에 할당하는 데이터 변조 심볼을 구성하는 정보 비트가 (K_1, L_1) , (K_2, L_2) , (K_3, L_3) 으로 나뉘어서 부호화되어 있는 경우에 있어서도 본 실시 형태의 기술을 적용하는 것이 가능하다.

[0048]

도 3은 본 발명의 제1 실시 형태에 따른 수신 장치(200)의 일 구성예를 도시하는 개략 블록도이다. 수신 장치(200)는 송신 장치(100)가 송신하는 신호를 수신하는 유저 1의 이동 단말기에 탑재되어 있는 것으로서 설명한다. 또한, 유저 n ($n=2, \dots, N$)의 이동 단말기에 탑재되는 수신 장치도, 적어도 동일한 기능을 갖는 것이 가능하다.

[0049]

수신 장치(200)는 수신부(202), 수신 신호 기억부(203), 간섭 제거부(204), GI 제거부(205), FFT부(206), 전반로 보상부(207), 서브캐리어 디맵핑부(210), 신호 검출부(208-1), 전반로 추정부(209)를 구비하고, 수신부(202)에 안테나부(201)가 접속되어 있다. 또한, 상기 수신 장치(200)의 일부 또는 전부를 첨화하여 접적 회로가 되는 경우, 각 기능 블록에 대하여 제어를 행하는 칩 제어 회로(211)를 갖는다.

[0050]

수신 장치(200)에 있어서, 수신부(202)는 안테나부(201)를 통하여 송신 장치(100)로부터 송신된 OFDMA 신호를 수신하면, 신호 검출 처리 등의 디지털 신호 처리가 가능한 주파수대로 다운 컨버트하고, 또한 스트리어스를 제거하는 필터링 처리를 행하고, 필터링 처리한 신호를 아날로그 신호로부터 디지털 신호로 변환(Digital to Analog 변환)을 행하고, 수신 신호 기억부(203), 간섭 제거부(204) 및 전반로 추정부(209)에 출력한다.

[0051]

전반로 추정부(209)는 송신 장치(100)와 수신 장치(200)의 사이에 있어서의 페이딩 등에 의한 진폭과 위상의 변동을 추정하는 전반로 추정을 행하고, 전반로 추정 결과인 전반로 추정값을 간섭 제거부(204)와 전반로 보상부(207)에 출력한다. 전반로 추정은, 예를 들어, 수신부(202)가 출력하는 신호에 포함되는 기지의 신호인 파일럿 심볼을 사용하여 행할 수 있다. 도 2에 기재한 OFDMA 신호를 수신한 경우, 수신한 OFDMA 신호를 주파수 영역으로 변환한 신호이며, 파일럿 심볼을 할당한 서브캐리어의 신호(리소스 엘리먼트 $(K_p, L_p) = (1, 1), (7, 1), (13, 1), (19, 1), (4, 5), (10, 5), (16, 5), (22, 5), (1, 8), (7, 8), (13, 8), (19, 8), (4, 12), (10, 12), (16, 12), (22, 12)$ 중 1 또는 2 이상의 신호 성분)를 사용하여 주파수 응답을 산출한다. 파일럿 심볼을 배치한 서브캐리어 이외의 서브캐리어의 주파수 응답은 파일럿 심볼을 배치한 서브캐리어의 주파수 응답을 사용하여, 선형 보간, FFT 보간 등의 보간 기술에 의해 산출할 수 있다.

[0052]

또한, 전반로 추정은 신호 검출부(208-1)가 출력하는 복호 결과를 사용하는 반복 전반로 추정을 적용하는 것도 가능하다.

[0053]

수신 신호 기억부(203)는 수신부(202)가 출력하는 신호를 기억한다. 또한, 간섭 제거부(204)의 간섭 제거 처리에 있어서, 반복 처리가 행하여지는 경우, 저장하고 있는 이 신호를 출력한다.

[0054]

간접 제거부(204)는 전반로 추정부(209)로부터 출력되는 전반로 추정값, 신호 검출부(208-1)로부터 출력되는 복호 결과를 사용하여, 수신부(202) 또는 수신 신호 기억부(203)로부터 출력되는 신호로부터, 간접 성분을 제거하는 처리를 반복하여 행한다. 구체적으로는, 신호 검출부(208-1)가 출력하는 복호 후의 부호화 비트의 대수 우도비 LLR(Log Likelihood Ratio)을 사용하여, 수신한 신호의 송신원인 송신 장치(100)가 자(自)수신 장치에 송신했을 것인 신호 레플리카를 생성한다. 즉, 수신 장치(200)에서는 송신 장치(100)가 송신한 유저 1에 대한 송신 신호 레플리카를 생성한다. 또한, 이 송신 신호 레플리카와 전반로 추정부(209)로부터의 전반로 추정값을 사용하여 유저 1에 대한 간접 레플리카를 생성하고, 수신부(202) 또는 수신 신호 기억부(203)로부터 출력되는 신호로부터 감산한다. 따라서, 간접 제거부(204)는 수신한 OFDMA 신호를 구성하는 데이터 변조 심볼 중, 일부의 데이터 변조 심볼에 대한 복호 처리 결과를 사용하여 생성한 간접 레플리카를 제거함으로써 간접 성분을 제거한다(상세한 것은 후술함).

[0055]

GI 제거부(205)는 간접 제거부(204)로부터 출력되는 간접 성분 레플리카를 제거한 신호 중, 자연파에 의한 왜곡을 피하기 위하여 송신 장치(100)에서 부가된 가드 인터벌 구간을 제거한다. FFT부(206)는 GI 제거부(205)가 가드 인터벌 구간을 제거한 신호를 시간 영역 신호로부터 주파수 영역 신호로 변환하는 푸리에 변환의 처리를 행한다. 전반로 보상부(207)는 전반로 추정부(209)에 의한 전반로 추정값을 사용하여 ZF(Zero Forcing), MMSE(Minimum Mean Square Error) 등에 의해 페이딩에 의한 전반로 왜곡을 보정하는 각종 계수를 산출하고, 이 각종 계수를 FFT부(206)로부터의 주파수 영역 신호에 승산하여 전반로 보상을 한다. 이 처리를 등화 처리라고도 칭한다.

[0056]

서브캐리어 디맵핑부(210)는 전반로 보상부(207)가 출력하는 신호에 대하여 디맵핑 처리를 행한다. 구체적으로는, 전반로 보상부(207)가 출력하는 신호 중, 원하는 유저(유저 1)가 맵핑되어 있는 서브캐리어의 신호만을 추출한다. 또한, 수신기(200)는 수신한 OFDMA 신호의 서브캐리어에 맵핑되어 있는 원하는 유저의 데이터 변조 심볼 또는 파일럿 심볼의 배치(정보 할당 정보)를 제어 신호에 의한 통지 등에 의해 알 수 있다.

[0057]

신호 검출부(208-1)는 전반로 보상부(207)가 출력하는 신호 중, 원하는 유저(유저 1)가 맵핑되어 있는 서브캐리어의 신호만을 추출하고, 복조, 복호 처리를 행하고, 유저 1의 정보 비트를 취득한다. 또한, 유저 1의 정보 비트에 대한 부호화 비트 LLR만을 간접 제거부(204)에 출력한다. 신호 검출부(208-1)는 복조부(221-1), 디인터리브부(222-1), 복호부(223-1)를 구비한다. 복조부(221-1)는 전반로 보상부(207)가 출력하는 신호(등화후 신호) 중 원하는 유저를 수신처로 하는 데이터 변조 심볼이 맵핑된 리소스 엘리먼트의 등화후 신호를 추출하고, 상기 추출한 등화후 신호에 대하여 복조 처리를 행하고, 연관정값(부호화 비트 LLR)을 출력한다. 예를 들어, 도 2에서 기재한 데이터 변조 심볼 할당의 경우, 리소스 엘리먼트(K1, L1), (K1=1, …, 12, L1=1, …, 7, 단, 파일럿 심볼을 배치한 리소스 엘리먼트는 제외함)에 대응하는 등화후 신호를 추출하고, 복조 처리를 행한다.

[0058]

복조부(221-1)의 처리를, 원하는 유저를 수신처로 하는 데이터 변조 심볼이 QPSK 변조인 경우를 예로 하여 설명한다. 송신측에서 송신된 QPSK 심볼을 X라 하고 수신측에 있어서 복조부(221)에 입력되는 심볼을 Xc라 하여 설명한다. X를 구성하고 있는 비트를 b0, b1(b0, b1=±1)이라 하면, X는 하기의 수학식 2로 나타낼 수 있다. 단, j는 허수 단위를 나타낸다. 그리고, X의 수신측에 있어서의 추정값 Xc로부터 비트 b0, b1의 대수 우도비 LLR인 λ(b0), λ(b1)는 하기의 수학식 3에 의해 구해진다.

수학식 2

$$X = \frac{1}{\sqrt{2}}(b_0 + jb_1)$$

[0059]

수학식 3

$$\lambda(b_0) = \frac{2 \operatorname{Re}(X_c)}{\sqrt{2}(1-\mu)}$$

[0060]

[0061] 단, $Re(X_c)$ 는 복소수의 실부를 나타낸다. μ 는 전반로 보상 후의 등가 진폭이며, 예를 들어, 제1 OFDM 심볼의 제k 서브캐리어에 있어서의 전반로 추정값을 $H1(k)$, 승산한 MMSE 기준의 전반로 보상 가중치(중량)를 $W1(k)$ 이라 하면, μ 는 $W1(k) \cdot H1(k)$ 가 된다.

[0062] 또한 $\lambda(b1)$ 는 수학식 3, 즉 $\lambda(b0)$ 를 구하는 식에 있어서, X_c 의 실부와 허부를 치환하여 구한다. 또한, 16QAM 등의 다른 변조가 실시된 데이터에 대해서도 동일한 원리에 기초하여 산출가능하다. 또한, 복조부(222)는 연관정 결과가 아니라 경판정 결과를 산출하도록 해도 된다.

[0063] 디인터리브부(222-1)는 송신원의 송신 장치(100)의 인터리브부(112-1)가 실시한 인터리브의 패턴에 대응하는 비트 배치의 재배열, 즉 인터리브의 패턴의 역 조작이 되는 비트 배치 재배열을, 복조부(221-1)에 의한 연관정 결과의 데이터 계열에 대하여 행한다.

[0064] 복호부(223-1)는 송신원인 송신 장치(100)가 실시한 터보 부호화, 커볼루션 부호화 등의 오류 정정 부호화에 대한 오류 정정 복호 처리를 디인터리브부(222-1)로부터의 출력 신호에 대하여 행하고, 부호화 비트의 LLR(대수 우도비) 등의 연관정 출력 결과를 산출하고, 원하는 유저의 연관정 결과를 간접 제거부(204)에 입력한다.

[0065] 도 4는 간접 제거부(204)의 일 구성예를 도시하는 기능 블록도이다. 간접 제거부(204)는 감산부(231), 레플리카 생성부(232)를 구비한다. 레플리카 생성부(232)는 전반로 추정값 및 원하는 유저의 데이터 신호에 대한 연관정값(부호화 비트의 대수 우도비 LLR)을 사용하여, 간접 성분의 레플리카(간접 레플리카)를 생성한다. 구체적으로는, 신호 검출부(208-1)가 출력하는 복호 후의 부호화 비트의 대수 우도비 LLR을 사용하여, 수신한 신호의 송신원인 송신 장치(100)가 자수신 장치에 송신했을 것인 신호 레플리카를 생성한다. 즉, 수신 장치(200)에서는 송신 장치(100)가 송신했을 것인 유저 1에 대한 송신 신호 레플리카를 생성한다. 또한, 이 송신 신호 레플리카와 전반로 추정부(209)로부터의 전반로 추정값을 사용하여 간접 레플리카를 생성한다. 감산부(231)는 상기 간접 레플리카를 수신부(202) 또는 수신 신호 기억부(203)로부터 입력되는 신호로부터 감산한다. 수신부(202) 또는 수신 신호 기억부(203)로부터 입력되는 신호를 $r(t)$, 제i회째의 반복 처리에 있어서의 간접 레플리카를 $r^i(t)$ 이라 하면, 감산부가 출력하는 신호 $r^i(t)$ 는 하기 수학식 4로 나타낼 수 있다. 또한, 「 r^i 」, 「 r^i 」라고 하는 표기는, 수학식 4에 나타나 있는 바와 같은 문자 「 r 」 위에 「 i 」, 「 i 」가 기재된 것을 의미하고, 후술하는 「 s^i 」, 「 c^i 」, 「 h^i 」도 마찬가지이다.

수학식 4

$$\tilde{r}_i(t) = r(t) - \hat{r}_i(t)$$

[0066]

단, 첫회 처리($i=0$)의 경우에는, $r^i(t)=r(t)$ 이다.

[0068] 도 5는 레플리카 생성부(232)의 일 구성예를 도시하는 기능 블록도이다. 레플리카 생성부(232)는 인터리브부(241-1), 심볼 레플리카 생성부(242-1), IFFT부(243), GI 삽입부(244), 간접 레플리카 생성부(245)를 구비한다.

[0069] 인터리브부(241-1)는 신호 검출부(208-1)가 출력하는 복호 후의 부호화 비트의 대수 우도비 LLR을, 송신 장치(100)가 데이터 변조를 실시한 부호화한 데이터 신호와 동일한 정렬 순서로 나란히 재배열한다. 즉, 송신 장치(100)의 인터리브부(112-1)와 같은 인터리브 패턴으로 신호 검출부(208-1)가 출력하는 복호 후의 부호화 비트의 대수 우도비 LLR을 인터리브한다. 즉, 신호 검출부(208-1)가 구비하는 디인터리브부(223-1)와 반대의 재배열을 행한다.

[0070] 심볼 레플리카 생성부(242-1)는 인터리브부(241-1)가 출력하는 부호화 비트의 대수 우도비 LLR을 사용하여 원하는 유저의 신호에 대한 데이터 변조 심볼의 레플리카(변조 심볼 레플리카)를 생성한다. 예를 들어, 심볼 레플리카 생성부(242-1)는 송신 장치(100)의 변조부(113-1)의 변조 방식이 QPSK 변조인 경우, QPSK 변조 심볼을 구성하는 비트 b_0 , b_1 의 대수 우도비를 $\lambda(b0)$, $\lambda(b1)$ 로 했을 때, 하기의 수학식 5로 표현되는 QPSK의 변조 심볼의 레플리카 심볼을 생성한다. 또한, 심볼 레플리카 생성부(242-1)는 16QAM 등의 다른 변조의 경우도, 동일한 원리로 변조 심볼 레플리카를 생성한다.

수학식 5

$$\frac{1}{\sqrt{2}} \tanh(\lambda(b_0)/2) + \frac{j}{\sqrt{2}} \tanh(\lambda(b_1)/2)$$

[0071]

[0072]IFFT부(243)는 심볼 레플리카 생성부(242)가 출력하는 변조 심볼 레플리카를 수신한 OFDMA 신호에 있어서 상기 변조 심볼 레플리카에 대응하는 데이터 변조 심볼(유저 1의 데이터 변조 심볼)이 할당되어 있는 리소스 엘리먼트에 해당하는 IFFT 입력 포인트에 맵핑하고, IFFT 처리를 행함으로써, 원하는 유저의 변조 심볼 레플리카(원하는 유저의 변조 심볼 레플리카)를 주파수 영역의 신호로부터 시간 영역의 신호로 변환한다. 또한, 수신한 OFDMA 신호에 있어서 원하지 않는 유저의 데이터 변조 심볼이 배치된 리소스 엘리먼트에 해당하는 IFFT 입력 포인트는 널(null)로 한다(제로를 배치함). 또한, IFFT부(243)는 기지의 신호인 파일럿 심볼이 배치되어 있었던 리소스 엘리먼트에 해당하는 IFFT 입력 포인트에 이 파일럿 심볼을 배치하는 것이 바람직하다.

[0073]예를 들어, 수신한 OFDMA 신호가 도 2의 유저 할당에서 각 유저의 데이터 변조 심볼이 할당되어 있는 경우에, 심볼 레플리카 생성부(242)가 출력하는 변조 심볼 레플리카는 리소스 엘리먼트(K1, L1), (K1=1, …, 12, L1=1, …, 7, 단, 파일럿 심볼을 배치한 리소스 엘리먼트는 제외함)에 해당하는 IFFT 입력 포인트에 할당한다.

[0074]GI 삽입부(244)는 IFFT부(243)가 변환한 시간 영역의 신호에 가드 인터벌(GI)을 부가한다. GI 삽입부(245)가 출력하는 신호 레플리카 $s^i(t)$ 는 하기 수학식 6으로 표현할 수 있다.

수학식 6

$$\hat{s}(t) = \frac{1}{\sqrt{N_f}} \sum_{l=-\infty}^{\infty} \sum_{k=0}^{N_f-1} \hat{c}_{k,l} e^{j k \Delta_f (t - l T_s)}$$

[0075]

[0076]단, c^k , 1은 원하는 유저의 변조 심볼 레플리카이다. 또한, 파일럿 심볼 등의 기지의 심볼을 포함해도 된다. 도 2에 도시하는 유저 할당의 경우, 유저 1의 변조 심볼 레플리카 c^K1 , $L1$ 을, 변조 심볼 c^K1 , $L1$ 이 배치된 리소스 엘리먼트의 서브캐리어 위치에 할당한다. 또한, 파일럿 심볼 c^Kp , Lp 을 파일럿 심볼 c^Kp , Lp 가 배치된 리소스 엘리먼트의 서브캐리어 위치에 할당한다. 이에 의해, 송신 신호 레플리카의 생성이 원하는 유저 이외의 신호의 배치에 의존하지 않는다. 따라서, 원하는 유저에 대한 터보 등화 처리의 처리 시간을 크게 연장시키지 않고 간섭을 제거하는 것이 가능하게 된다.

[0077]간섭 레플리카 생성부(245)는 GI 삽입부(244)가 출력하는 신호와 전반로 추정값을 사용하여, 수신 장치(200)가 수신하는 OFDMA 신호가 받은 간섭 성분의 간섭 레플리카를 생성한다. 간섭 성분으로서, 심볼간 간섭, 캐리어간 간섭 등이 있고, 각 간섭 성분에 대하여 간섭 레플리카를 생성한다.

[0078]예를 들어, OFDMA 신호가 심볼간 간섭을 받고 있는 경우, 간섭 제거부(204)의 제*i*회째의 반복 처리에 있어서 GI 삽입부(244)가 출력하는 신호를 $s^i(t)$, 전반로 추정값을 $h^i(t)$ 라 하면, 간섭 레플리카 생성부(245)가 생성하는 심볼간 간섭 레플리카 $r^i(t)$ ($t \leq T_s$, T_s 는 OFDM 심볼 길이)는 하기 수학식 7이 된다. 즉, 간섭 레플리카 r^i 는, 제*i*-1회째의 반복 처리에 있어서 신호 검출부(208-1)가 출력하는 부호화 비트 LLR로부터 생성한 원하는 유저에 대한 송신 신호 레플리카를 사용하여 생성되고, 수신 장치가 수신한 GI를 초과하는 지연 시간을 갖는 각 지연파에 있어서, FFT 처리를 행하는 OFDM 심볼 전의 OFDM 심볼이며, FFT 처리를 행하는 OFDM 심볼 구간에 인입한 성분의 레플리카를 서로 더한 것이다. 상술한 간섭 레플리카를 감산하는 처리를 유저 1이 점유한 리소스 엘리먼트에 있어서 행함으로써 심볼간 간섭을 제거한다. 또한, 원하는 유저에 대한 제어 신호, 파일럿 심볼에의 심볼간 간섭도 마찬가지로 제거하는 것이 가능하다.

수학식 7

$$\hat{r}_i(t) = \sum_d \hat{h}_d(t) \hat{s}_{i-1}(t - (\tau_d - T_{gi}))$$

[0079]

[0080] 단, 첫회 처리의 경우($i=0$), $r^0(t)=0$ 이며, h^d 는 전반로 추정값의 임펄스 응답이며, 제d 패스의 복소 진폭, t 는 시간, τ_d 는 제d 패스(제d 지연파)의 제1 패스(선행파)가 도달한 시점(FFT 처리의 동기 포인트)으로부터의 지연 시간, T_{gi} 는 삽입되어 있는 가드 인터벌 길이를 나타낸다. 또한, d 는 $\tau_d > T_{gi}$ 를 만족시키는 경우로 한다.

[0081]

또한, 상술에서는, 시간 영역의 간섭 레플리카를 수신 신호로부터 감산함으로써 심볼간 간섭의 제거를 행한 경우를 나타내고 있지만, 이 경우에 한정하는 것은 아니다. 예를 들어, 시간 영역의 간섭 레플리카 외에, 주파수 영역의 간섭 레플리카를 사용하여 심볼간 간섭의 제거를 행해도 된다.

[0082]

도 6은 수신 장치(200)의 동작을 설명하는 흐름도이다. 수신 장치(200)는 송신 장치(100)로부터 송신된 OFDMA 신호를 수신하면, 간섭 제거부(204)에 있어서의 반복 간섭 제거 처리에 있어서, 그의 반복 횟수를 판정하고 (S101), 첫회 처리($i=0$)인 경우에는, 수신한 OFDMA 신호를 그대로 출력한다. 이 신호는 GI 제거부(205)에 있어서의 처리 후, FFT부(206)에 입력된다. 한편, 반복 처리($i>0$)일 경우, 제*i*-1회째의 반복 처리에 있어서의 원하는 유저에 대한 복호 처리에 의해 산출한 부호화 비트 LLR로부터 생성한 간섭 레플리카를 사용하여 원하는 유저의 신호에 대한 간섭 제거를 행한다(S102).

[0083]

이어서, S101 및 S102의 처리를 행한 신호에 대하여 FFT부(206)에 있어서 FFT 처리를 행하고(S103), 주파수 영역으로 변환된 신호에 대하여 전반로 보상부(207)에 있어서 전반로 왜곡의 보상(등화 처리)을 행한다(S104). 등화 처리를 행한 주파수 영역의 신호(등화후 신호)로부터 원하는 유저에 대한 등화후 신호를 추출하고, 복호 처리, 복호 처리를 행한 후(S105), 간섭 제거 처리에 있어서 소정의 반복 횟수가 종료된 경우(S106의 "예"), 원하는 복호 처리 결과의 경판정한 결과를 MAC부 등에 전달하고, 처리를 종료하고 다음 데이터를 수신 대기한다. 한편, 소정의 반복 횟수가 종료되지 않은 경우(S106의 "아니오"), 원하는 유저의 데이터 신호의 오류의 유무를 판정하고(S107), 오류가 없는 경우, 원하는 복호 처리 결과의 경판정한 결과를 MAC부 등에 전달하고, 처리를 종료하고 다음 데이터를 수신 대기한다. 한편, 오류가 있는 경우, 복호부(223-1)가 출력하는 부호화 비트 LLR을 사용하여 원하는 유저에 대한 변조 심볼 레플리카를 생성한다(S108). 그리고, 상기 원하는 유저에 대한 변조 심볼 레플리카를 사용하여 간섭 레플리카를 생성하고(S109), 간섭 제거부(204)에 입력하고, 다시 간섭 제거 처리를 행한다(스텝 S101에 복귀된다). 즉, 미리 설정한 횟수만큼 처리가 반복되든, 또는, 데이터 신호의 오류가 없다고 판정되든, 어느 하나의 조건이 만족될 때까지 처리를 반복한다.

[0084]

이상과 같이, 본 실시 형태에서는, 송신 장치(100)가 OFDMA 신호를 송신하고, 수신 장치(200)가 가드 인터벌을 초과하는 길이 지연을 갖고 OFDMA 신호를 수신한 경우, 일부의 복호 결과로부터 생성한 간섭 레플리카를 사용하여, 반복 간섭 제거 처리를 행한다.

[0085]

이에 의해, OFDMA 신호의 리소스 엘리먼트에 할당되어 있는 원하지 않는 유저의 리소스 엘리먼트의 점유 영역에 영향받지 않고, 원하는 유저의 터보 등화 처리(반복 처리)를 행할 수 있다. 따라서, 원하는 유저와 원하지 않는 유저의 리소스 엘리먼트의 점유 영역의 차이에 의한 터보 등화의 처리 지연을 억제할 수 있다는 이점이 있다.

[0086]

또한, 유저마다 정보 데이터가 부호화되어, 원하지 않는 유저가 점유하는 OFDM 심볼수가, 원하는 유저가 점유하는 OFDM 심볼수보다도 많은 경우에 있어서도, 원하지 않는 유저의 복호 처리 시간에 구속되는 경우가 없고, 원하는 유저에 대한 터보 등화 처리를 행할 수 있다. 즉, 수신 장치는, 자(自) 유저의 신호에 대한 복호 처리가 종료되었음에도 불구하고, 타 유저의 신호의 복호 처리가 끝나지 않았다는 이유로, 심볼간 간섭 레플리카 생성 등의 후속하는 처리를 행할 수 없다는 문제의 발생을 억제할 수 있다. 그 결과, 원하는 유저의 신호에 대한 최종적인 정보 데이터를 취득하기 위하여 필요로 하는 처리 시간이 연장되는 것을 억제하고, 소비 전력을 증가, 수신기의 효율을 악화시키는 것을 억제할 수 있다.

[0087]

또한, 복수의 유저의 부호화 블록의 비트수가 상이하게 됨으로써 터보 등화 처리 시간을 연장시키지 않고, 심볼간 간섭, 서브캐리어간 간섭을 제거하여, 전송 특성을 개선할 수 있다. 특히, 원하지 않는 유저의 부호화 블록 수가, 원하는 유저의 부호화 블록의 비트수보다도 많은 경우에 있어서도, 원하는 유저의 부호화 블록의 비트수

에 기초하여 터보 등화 처리를 행할 수 있다.

[0088] 또한, 반복 처리에 부여된 시간이 일정하게 정해져 있는 경우, 타 유저의 신호의 복호 처리 시간의 영향에 의해 자 유저의 신호에 대한 터보 등화의 반복 횟수가 감소하는 것을 방지할 수 있어, 오류율 특성의 열화를 억제할 수 있다. 또한, 본 실시 형태에서는, 심볼간 간섭을 제거하는 경우에서 설명했지만, 이것에 한정하는 것은 아니다. 예를 들어, 서브캐리어간 간섭에 있어서도, 원하는 유저의 신호에 대한 데이터 변조 레플리카를 사용하여 서브캐리어간 간섭의 간섭 레플리카를 생성하고, 수신 신호로부터 제거할 수 있다. 또한, 본 실시 형태에서는, 동일한 송신 프레임에서, 복수의 유저가 할당되어 있는 경우로 설명했지만, 유저가 복수의 송신 프레임에 걸쳐서 할당되어 있는 경우에 있어서도 적용할 수 있다.

[0089] (제2 실시 형태)

[0090] 본 발명의 제2 실시 형태에 의한 통신 시스템은, 송신 장치(100)와 송신 장치(100)가 송신한 OFDMA 신호를 수신하는 수신 장치(400)로 구성된다. 이하에서는, 수신 장치(400)에 대하여 설명한다.

[0091] 도 7은 본 발명의 제2 실시 형태에 따른 수신 장치(400)의 일 구성예를 도시하는 기능 블록도이다. 수신 장치(400)는 송신 장치(100)가 송신하는 신호를 수신하는 유저 1의 이동 단말기에 탑재되어 있는 것으로 하여 설명한다. 또한, 유저 n ($n=1, 2, \dots, N$)의 이동 단말기에 탑재되는 수신 장치도, 적어도 동일한 기능을 갖는 것이 가능하다.

[0092] 수신 장치(400)는 수신부(202), 수신 신호 기억부(203), 간섭 제거부(404), GI 제거부(205), FFT부(206), 전반로 보상부(207), 서브캐리어 디맵핑부(210), 신호 검출부(208-1), 전반로 추정부(209), 복조부(221-2 내지 221-N)를 구비하고, 수신부(202)에 안테나부(201)가 접속되어 있다. 또한, 상기 수신 장치(400)의 일부 또는 전부를 침화하여 접적 회로가 되는 경우, 각 기능 블록에 대하여 제어를 행하는 침 제어 회로(211)를 갖는다.

[0093] 제1 실시 형태의 수신 장치(200)와 동등한 기능을 갖는 구성 요소에는 동일한 부호를 부여하고 있다. 수신 장치(400)는 수신 장치(200)에 대하여 간섭 제거부(204)가 간섭 제거부(404)로 대체되고, 복조부(221-2) 내지 복조부(221-N)가 추가된 점에서 상이하다. 이하에서는, 주로, 수신 장치(200)와 상이한 기능을 갖는 구성 요소에 대하여 설명한다.

[0094] 간섭 제거부(404)는 반복 처리($i>0$)에 있어서는, 신호 검출부(208-1), 복조부(221-1) 내지 복조부(221-N) 및 전반로 추정부(209)로부터 출력되는 신호를 사용하여 간섭 제거 처리를 행한다.

[0095] 도 8은 간섭 제거부(404)의 일 구성예를 도시하는 기능 블록도이다. 간섭 제거부(404)는 감산부(231), 레플리카 생성부(432)를 구비한다. 레플리카 생성부(432)는 복호부(223-1)가 출력한 유저 1의 복호 후의 부호화 비트 LLR, 복조부(221-2) 내지 복조부(221-N)의 복조 후의 부호화 비트 LLR을 사용하여 간섭 레플리카를 생성한다. 감산부(231)는 이 간섭 레플리카를 수신부(202) 또는 수신 신호 기억부(203)로부터 입력되는 신호로부터 감산한다.

[0096] 도 9는 레플리카 생성부(432)의 일 구성예를 도시하는 기능 블록도이다. 레플리카 생성부(432)는 인터리브부(241-1), 심볼 레플리카 생성부(242-1), 심볼 레플리카 생성부(242-2 내지 242-N), IFFT부(243), GI 삽입부(244), 간섭 레플리카 생성부(245)를 구비한다.

[0097] 심볼 레플리카 생성부(242-1)는 복호부(223-1)가 출력하는 복호 후의 부호화 비트 LLR을 인터리브부(241-1)로 인터리브한 부호화 비트 LLR을 사용하여, 유저 1의 신호에 대한 데이터 변조 심볼의 레플리카(변조 심볼 레플리카)를 생성한다.

[0098] 서브캐리어 디맵핑부(210)는 전반로 보상부(207)가 출력하는 신호에 대하여 디맵핑 처리를 행한다. 구체적으로는, 전반로 보상부(207)가 출력하는 신호 중, 원하는 유저(유저 1)가 맵핑되어 있는 서브캐리어의 신호를 추출하고, 신호 검출부(208-1)에 입력한다. 또한, 원하지 않는 유저가 맵핑되어 있는 서브캐리어의 신호를 추출하고, 복조부(221-2) 내지 복조부(221-N)에 입력한다.

[0099] 심볼 레플리카 생성부(242-n)($n=2, \dots, N$)는 복조부(221-n)($n=2, \dots, N$)가 출력하는 유저 n 의 복조 후의 부호화 비트 LLR을 사용하여, 유저 n 의 신호에 대한 변조 심볼의 레플리카(변조 심볼 레플리카)를 생성한다.

[0100] IFFT부(243)는 심볼 레플리카 생성부(242-n)($n=1, 2, \dots, N$)가 출력하는 변조 심볼 레플리카를 수신한 OFDMA 신호에 있어서 변조 심볼 레플리카에 대응하는 데이터 변조 심볼이 할당되어 있는 리소스 엘리먼트에 해당하는 IFFT 입력 포인트에 맵핑하고, IFFT 처리를 행한다. GI 삽입부(244)에 있어서, IFFT 처리 후의 신호에 GI를 부

가한 신호 레플리카는 상기 수학식 6이 된다. 단, c^k , 1은, 상기 심볼 레플리카 생성부(242-1 내지 242-N)에서 생성된 변조 심볼 레플리카이다.

[0101] 즉, 레플리카 생성부(432)는 원하는 유저의 데이터 변조 심볼에 대한 변조 심볼 레플리카만 복호 후의 부호화 비트 LLR로부터 생성하고, 원하지 않는 유저의 데이터 변조 심볼에 대한 변조 심볼 레플리카는 복조 후의 부호화 비트 LLR로부터 생성한다. 그리고, 이것들 수신한 전체 유저의 데이터 변조 심볼에 대한 변조 심볼 레플리카를 사용하여 간접 레플리카를 생성한다. 수신 장치(400)가 도 2에 기재된 복수의 유저가 할당되어 있는 OFDMA 신호를 수신한 경우, 제1 OFDM 심볼 내지 제7 OFDM 심볼에 대하여 터보 등화 처리를 적용하는 경우에는, 유저 1을 점유하고 있는 리소스 엘리먼트에는 복호 후의 부호화 비트 LLR로부터 생성한 변조 심볼 레플리카를 배치하고, 유저 3이 점유하고 있는 리소스 엘리먼트에는 복조 후의 부호화 비트 LLR로부터 생성한 변조 심볼 레플리카를 배치하고, 송신 신호 레플리카를 생성한다.

[0102] 또한, 터보 등화 처리를 적용하는 OFDM 심볼이 상기 OFDM 심볼의 뒤의 OFDM 심볼로부터 간접을 받는 경우에는, 뒤의 OFDM 심볼에 배치한 데이터 변조 심볼에 대한 변조 심볼 레플리카를 사용할 수 있다. 예를 들어, 제7 OFDM 심볼에 대하여 터보 등화를 적용하는 경우, 제8 OFDM 심볼에 배치한 유저 2의 데이터 변조 심볼에 대한 복조 후의 변조 심볼 레플리카를 사용하여 송신 신호 레플리카를 생성할 수도 있다. 도 11은 복수 유저의 데이터 변조 심볼과 파일럿 심볼이 리소스 엘리먼트에 맵핑된 다른 예를 도시하는 도면이다. 수신 장치(400)가 도 11에 기재된 복수의 유저가 할당되어 있는 OFDMA 신호를 수신하고, 유저 1이 점유하는 제1 OFDM 심볼 내지 제7 OFDM 심볼에 대하여 터보 등화 처리를 행하는 경우에는, 유저 1을 점유하고 있는 리소스 엘리먼트에는 복호 후의 부호화 비트 LLR로부터 생성한 변조 심볼 레플리카를 배치하고, 유저 3이 점유하고 있는 리소스 엘리먼트에는 복조 후의 부호화 비트 LLR로부터 생성한 변조 심볼 레플리카를 배치하고, 송신 신호 레플리카를 생성한다. 추가로, 제7 OFDM 심볼에 대하여 터보 등화를 적용하는 경우, 또한 제8 OFDM 심볼에 배치한 유저 2 및 유저 4의 데이터 변조 심볼에 대한 복조 후의 변조 심볼 레플리카를 사용하여 송신 신호 레플리카를 생성할 수도 있다.

[0103] 도 12는 복수 유저의 데이터 변조 심볼과 파일럿 심볼이 리소스 엘리먼트에 맵핑된 다른 예를 도시하는 도면이다. 수신 장치(400)가 도 12에 기재된 복수의 유저가 할당되어 있는 OFDMA 신호를 수신하고, 유저 1이 점유하는 제1 OFDM 심볼 내지 제11의 OFDM 심볼에 대하여 터보 등화 처리를 행하는 경우에는, 유저 1을 점유하고 있는 리소스 엘리먼트에는 복호 후의 부호화 비트 LLR로부터 생성한 변조 심볼 레플리카를 배치하고, 유저 3, 유저 4이 점유하고 있는 리소스 엘리먼트에는 복조 후의 부호화 비트 LLR로부터 생성한 변조 심볼 레플리카를 배치하고, 송신 신호 레플리카를 생성한다. 추가로, 제11의 OFDM 심볼에 대하여 터보 등화를 적용하는 경우, 또한 제12의 OFDM 심볼에 배치한 유저 2의 데이터 변조 심볼에 대한 복조 후의 변조 심볼 레플리카를 사용하여 송신 신호 레플리카를 생성할 수도 있다.

[0104] 이에 의해, 원하는 유저에 대한 터보 등화 처리의 처리 시간을 크게 연장시키지 않고 원하지 않는 유저의 변조 심볼 레플리카의 생성을 하는 것이 가능하게 된다.

[0105] 복조부(221-2 내지 221-N)는 전반로 보상부(207)가 출력하는 등화후 신호 중, 원하지 않는 유저를 수신처로 하는 데이터 변조 심볼이 맵핑된 리소스 엘리먼트의 등화후 신호를 추출하고, 상기 추출한 등화후 신호에 대하여 복조 처리를 행하고, 연관정값(복조 후의 부호화 비트 LLR)을 간접 제거부(404)에 입력한다.

[0106] 도 10은 수신 장치(200)의 동작을 설명하는 흐름도이다. 수신 장치(200)는 송신 장치(100)로부터 송신된 OFDMA 신호를 수신하면, 간접 제거부(404)에 있어서의 반복 간접 제거 처리에 있어서, 그의 반복 횟수를 판정하고 (S201), 첫회 처리($i=0$)인 경우에는, 수신한 OFDMA 신호를 그대로 출력한다. 이 신호는 GI 제거부(205)에 있어서의 처리 후, FFT부(206)에 입력된다. 한편, 반복 처리($i>0$)일 경우, 제*i*-1회째의 반복 처리에 있어서의 원하는 유저에 대한 복호 처리에 의해 산출한 부호화 비트 LLR와 원하지 않는 유저에 대한 복조 처리에 의해 산출한 부호화 비트 LLR로부터 생성한 간접 레플리카를 사용하여 간접 제거를 행한다(S202).

[0107] 이어서, S201 및 S202의 처리를 행한 신호에 대하여 FFT부(206)에 있어서 FFT 처리를 행하고(S203), 주파수 영역으로 변환된 신호에 대하여 전반로 보상부(207)에 있어서 전반로 왜곡의 보상(등화 처리)을 행한다(S204). 등화 처리를 행한 주파수 영역의 신호(등화후 신호)로부터 원하는 유저에 대한 등화후 신호를 추출하고, 복조 처리, 복호 처리를 행한 후(S205), 간접 제거 처리에 있어서 소정의 반복 횟수가 종료된 경우(S206의 "예"), 원하는 복호 처리 결과의 경판정한 결과를 MAC부 등에 전달하고, 처리를 종료하고 다음 데이터를 수신 대기한다. 한편, 소정의 반복 횟수가 종료되지 않은 경우(S206의 "아니오"), 원하는 유저의 데이터 신호의 오류의 유무를 판정하고(S207), 오류가 없는 경우, 원하는 복호 처리 결과의 경판정한 결과를 MAC부 등에 전달하고, 처리를 종료하고 다음 데이터를 수신 대기한다. 한편, 오류가 있는 경우, 변조 심볼 레플리카를 생성한다. 그 경우, 레

플리카 생성이 원하는 유저에 대한 데이터 변조 심볼에 대한 것인가 아닌가를 판단한다(S208). 원하는 유저에 대한 변조 심볼 레플리카의 경우(S208의 "예"), 복호부(223-1)가 출력하는 복호 후의 부호화 비트 LLR로부터 변조 심볼 레플리카를 생성한다(S209). 원하지 않는 유저에 대한 변조 심볼 레플리카의 경우(S208의 "아니오"), 복조부(221-2) 내지 복조부(221-N)가 출력하는 복조 후의 부호화 비트 LLR로부터 변조 심볼 레플리카를 생성한다(S210). 그리고, S209 및 S210에서 생성한 각 유저에 대한 변조 심볼 레플리카를 사용하여 간접 레플리카를 생성하고(S211), 간접 제거부(204)에 입력하고, 다시 간접 제거 처리를 행한다.

[0108] 즉, 미리 설정한 횟수만큼 처리가 반복되든, 또는, 데이터 신호의 오류가 없다고 판정되든, 어느 하나의 조건이 만족될때까지 처리를 반복한다. 또한, 상기 S210에 있어서 생성하는 변조 심볼 레플리카는 S209로 변조 심볼 레플리카를 생성한 변조 심볼 이외이며, 그의 일부 또는 전부 중의 어느 것이어도 된다.

[0109] 이상과 같이, 본 실시 형태에서는, 송신 장치(100)가 OFDMA 신호를 송신하고, 수신 장치(400)가 OFDMA 신호를 가드 인터벌을 초과하는 길이 지연을 갖고 수신한 경우, 원하는 유저에 대해서는 복호 결과로부터 변조 심볼 레플리카를 생성하고, 원하지 않는 유저에 대해서는 복조 결과로부터 변조 심볼 레플리카를 생성한다. 그리고, 상기 원하는 유저 및 원하지 않는 유저에 대한 변조 심볼 레플리카로부터 생성한 간접 레플리카를 사용하여 반복 간접 제거 처리를 행한다.

[0110] 이에 의해, OFDMA 신호의 리소스 엘리먼트에 할당되어 있는 원하지 않는 유저의 리소스 엘리먼트의 점유 영역에 영향받지 않고, 원하는 유저의 터보 등화 처리(반복 처리)를 행할 수 있다. 따라서, 원하는 유저와 원하지 않는 유저의 리소스 엘리먼트의 점유 영역의 차이에 의한 터보 등화의 처리 지연을 억제할 수 있다는 이점이 있다. 또한, 간접 레플리카 생성에 있어서, 원하지 않는 유저에 대해서도 변조 처리 후의 부호화 비트 LLR을 사용하므로, 원하지 않는 유저의 신호 성분이 원하는 유저의 신호 성분에 부여하는 간접도 억제할 수 있고, 특성 열화를 억제할 수 있다는 이점이 있다.

[0111] 또한, 상술한 제1 실시 형태 및 제2 실시 형태에서는, OFDM의 서브캐리어에 복수의 유저의 신호를 할당하는 OFDMA에 본 발명을 적용한 경우로 설명했지만, 이에 한정하지 않고, MC-CDMA(Multi Carrier - Code Division Multiple Access), SC-FDMA(Single Carrier - Frequency Division Multiple Access), DFT-S-OFDMA(Discrete Fourier Transform - Spread - OFDMA) 등의 유저가 주파수 분할 다중되어 있는 신호를 송신하는 통신 시스템에 적용할 수 있다. 또한, 상술한 실시 형태에서는, OFDMA 및 상기에 예시열거한 전송 방식을 멀티 캐리어 변조라고 칭한다.

[0112] (제3 실시 형태)

[0113] 본 발명의 실시 형태에서는, 송신 장치가 직교하는 멀티 캐리어에 있어서 단수의 유저가 점유하는 OFDM의 신호를 송신하는 경우를 예로 하여 설명한다.

[0114] 도 13은 본 발명의 제3 실시 형태에 따른 송신 장치(500)의 일 구성예를 도시하는 기능 블록도이다. 송신 장치(500)는 심볼 생성부(502-1 내지 502-N), IFFT(역고속 푸리에 변환)부(103), GI 삽입부(104), 송신부(105) 및 파일럿 생성부(106)를 포함하여 구성되고, 송신부(105)에 안테나부(101)가 접속되어 있다. 또한, N은 유저 1의 정보 비트를 부호화하는 부호화 블록수이다.

[0115] 송신 장치(500)는 송신 장치(100)로부터 심볼 생성부(102-n)(n=1, 2, ..., N) 대신에, 심볼 생성부(502-n)를 배치하고 있다. 심볼 생성부(502-n)는 심볼 생성부(102-n)로부터 동일 유저의 정보 비트가 입력되는 것이 상이하다.

[0116] 도 14는 심볼 생성부(502-n)(n=1, 2, 3)로부터 입력되는 유저 1의 데이터 변조 심볼과 파일럿 심볼을 IFFT부(103)의 입력 포인트에 맵핑한 예를 도시하는 도면이다.

[0117] 사선의 리소스 엘리먼트에는 파일럿 심볼을 배치하고 있다. 부호부(111-1)에 의해 부호화된 부호화 비트가 맵핑된 데이터 변조 심볼은 리소스 엘리먼트(K1, L1), (K1=1, ..., 12, L1=1, ..., 7, 단, 파일럿 심볼을 배치한 리소스 엘리먼트는 제외함)에 배치된다. 부호부(111-2)에 의해 부호화된 부호화 비트가 맵핑된 데이터 변조 심볼은, 리소스 엘리먼트(K2, L2), (K2=1, ..., 12, L2=8, ..., 14, 단, 파일럿 심볼을 배치한 리소스 엘리먼트는 제외함)에 배치된다. 부호부(111-3)에 의해 부호화된 부호화 비트가 맵핑된 데이터 변조 심볼은, 리소스 엘리먼트(K3, L3), (K3=13, ..., 24, L3=1, ..., 14, 단, 파일럿 심볼을 배치한 리소스 엘리먼트는 제외함)에 배치된다.

[0118] 도 15는 본 발명의 제3 실시 형태에 따른 수신 장치(600)의 일 구성예를 도시하는 기능 블록도이다. 수신 장치

(600)는 송신 장치(500)가 송신하는 신호를 수신하는 이동 단말기에 탑재되어 있는 것으로 하여 설명한다.

[0119] 수신 장치(600)는 수신부(202), 수신 신호 기억부(203), 간섭 제거부(604), GI 제거부(205), FFT부(206), 전반로 보상부(207), 서브캐리어 디맵핑부(210), 신호 검출부(208-1 내지 208-N), 전반로 추정부(209)를 구비하고, 수신부(202)에 안테나부(201)가 접속되어 있다. 또한, 상기 수신 장치(600)의 일부 또는 전부를 칩화하여 집적회로가 되는 경우, 각 기능 블록에 대하여 제어를 행하는 칩 제어 회로(211)를 갖는다.

[0120] 제1 실시 형태의 수신 장치(200)와 동등한 기능을 갖는 구성 요소에는 동일한 부호를 부여하고 있다. 수신 장치(600)는 수신 장치(200)에 대하여 간섭 제거부(204)가 간섭 제거부(604)로 대체되고, 신호 검출부(221-2) 내지 신호 검출부(221-N)가 추가된 점에서 상이하다. 이하에서는, 주로, 수신 장치(200)와 상이한 기능을 갖는 구성 요소에 대하여 설명한다.

[0121] 간섭 제거부(604)는 반복 처리($i>0$)에 있어서는, 신호 검출부(208-1) 내지 신호 검출부(208-N) 중 적어도 1개로부터 출력되는 신호 및 전반로 추정부(209)로부터 출력되는 신호를 사용하여 간섭 제거 처리를 행한다.

[0122] 도 16은 간섭 제거부(604)의 일 구성예를 도시하는 기능 블록도이다. 간섭 제거부(604)는 감산부(231), 레플리카 생성부(232), 선택부(633)를 구비한다. 선택부(633)는 복호부(223-1) 내지 복호부(223-N)가 출력하는 복호 후의 부호화 비트 LLR가 입력되고, 원하는 부호화 블록에 대한 복호 후의 부호화 비트 LLR을 선택하고, 레플리카 생성부(232)에 출력한다. 예를 들어, 터보 등화 처리를 적용하여 부호부(111-1)로 부호화한 신호의 정보 데이터를 산출하고자 하는 경우, 도 10-4의 리소스 엘리먼트(K1, L1)에 배치된 데이터 변조 심볼을 복호하는 복호부(223-1)가 출력하는 복호 후의 부호화 비트 LLR만을 선택한다. 레플리카 생성부(232)는 선택부(633)가 출력하는 복호 후의 부호화 비트 LLR만을 사용하여 간섭 레플리카를 생성한다. 레플리카 생성부(232)의 기능은 도 5에 준한다. 감산부(231)는 이 간섭 레플리카를 수신부(202) 또는 수신 신호 기억부(203)로부터 입력되는 신호로부터 감산한다.

[0123] 서브캐리어 디맵핑부(210)는 전반로 보상부(207)가 출력하는 신호에 대하여 디맵핑 처리를 행한다. 구체적으로는, 전반로 보상부(207)가 출력하는 신호 중, 부호화 블록마다, 해당하는 신호 검출부(208-1) 내지 신호 검출부(208-N)에 입력한다. 즉, 부호부(111-n)(n=1, 2, ..., N)에 의해 부호화되어 있는 신호는, 신호 검출부(208-n)에 의해 복호 처리를 행한다.

[0124] 신호 검출부(208-n)는 각각에서 산출한 복호 후의 부호화 비트 LLR을 간섭 제거부(604)에 출력한다.

[0125] 이에 의해, 송신 신호 레플리카의 생성이 원하지 않는 부호화 블록의 신호의 배치에 의존하지 않는다. 따라서, 원하는 부호화 블록의 신호에 대한 터보 등화 처리의 처리 시간을 크게 연장시키지 않고, 간섭을 제거하는 것이 가능하게 된다.

[0126] 도 17은 수신 장치(600)의 동작을 설명하는 흐름도이다. 수신 장치(600)는 송신 장치(400)로부터 송신된 OFDM 신호를 수신하면, 간섭 제거부(604)에 있어서의 반복 간섭 제거 처리에 있어서, 그의 반복 횟수를 판정하고 (S301), 첫회 처리($i=0$)인 경우에는, 수신한 OFDM 신호를 그대로 출력한다. 이 신호는 GI 제거부(205)에 있어서의 처리 후, FFT부(206)에 입력된다. 한편, 반복 처리($i>0$)일 경우, 제*i*-1회째의 반복 처리에 있어서의 원하는 부호화 블록에 대한 복호 처리에 의해 산출한 부호화 비트 LLR로부터 생성한 간섭 레플리카를 사용하여 원하는 유저의 신호에 대한 간섭 제거를 행한다(S302).

[0127] 이어서, S301 및 S302의 처리를 행한 신호에 대하여 FFT부(206)에 있어서 FFT 처리를 행하고(S303), 주파수 영역으로 변환된 신호에 대하여 전반로 보상부(207)에 있어서 전반로 왜곡의 보상(등화 처리)을 행한다(S304). 등화 처리를 행한 주파수 영역의 신호(등화후 신호)로부터 원하는 유저에 대한 등화후 신호를 추출하고, 복조 처리, 복호 처리를 행한 후(S305), 간섭 제거 처리에 있어서 소정의 반복 횟수가 종료된 경우(S306의 "예"), 원하는 복호 처리 결과의 경판정한 결과를 MAC부 등에 전달하고, 처리를 종료하고 다음 데이터를 수신 대기한다. 한편, 소정의 반복 횟수가 종료되지 않은 경우(S306의 "아니오"), 원하는 유저의 데이터 신호의 오류의 유무를 판정하고(S307), 오류가 없는 경우, 원하는 복호 처리 결과의 경판정한 결과를 MAC부 등에 전달하고, 처리를 종료하고 다음 데이터를 수신 대기한다. 그리고, 원하는 유저의 데이터 신호의 오류가 있는 경우, 복호부(223-1) 내지 복호부(223-N)가 출력하는 부호화 비트 LLR 중, 원하는 부호화 블록에 대한 부호화 비트 LLR을 사용하여, 원하는 부호화 블록에 대한 변조 심볼 레플리카를 생성한다(S308). 그리고, 상기 원하는 부호화 블록에 대한 변조 심볼 레플리카를 사용하여 간섭 레플리카를 생성하고(S309), 간섭 제거부(604)에 입력하고, 다시 간섭 제거 처리를 행한다(스텝 S301에 복귀된다). 즉, 미리 설정한 횟수만큼 처리가 반복되든, 또는, 데이터 신호의 오류가 없다고 판정되든, 어느 하나의 조건이 만족될 때까지 처리를 반복한다.

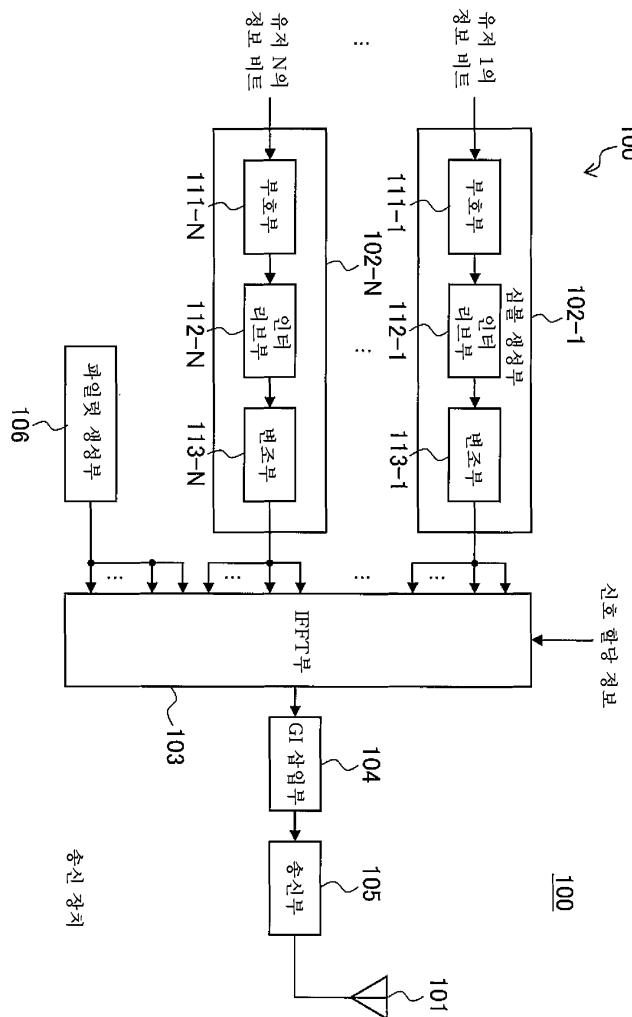
- [0128] 이상과 같이, 본 실시 형태에서는, 송신 장치(400)가 OFDM 신호를 송신하고, 수신 장치(600)가 가드 인터벌을 초과하는 길이 지연을 갖고 OFDM 신호를 수신한 경우, 일부의 복호 결과로부터 생성한 간섭 레플리카를 사용하여, 반복 간섭 제거 처리를 행한다. 즉, 원하는 부호화 블록에 대한 복호 결과만으로부터 생성한 간섭 레플리카를 사용하여, 반복 간섭 제거 처리를 행한다.
- [0129] 이에 의해, OFDM 신호의 리소스 엘리먼트에 할당되어 있는 원하지 않는 부호화 블록의 리소스 엘리먼트의 점유 영역에 영향받지 않고, 원하는 부호화 블록에 대한 터보 등화 처리(반복 처리)를 행할 수 있다. 따라서, 원하는 부호화 블록과 원하지 않는 부호화 블록의 리소스 엘리먼트의 점유 영역의 차이에 의한 터보 등화의 처리 지연을 억제할 수 있다는 이점이 있다.
- [0130] 또한, 각 부호화 블록이 점유하는 OFDM 심볼수가 상이한 경우에 있어서도, 원하지 않는 부호화 블록의 복호 처리 시간에 구속되는 경우가 없이, 원하는 부호화 블록에 대한 터보 등화 처리를 행할 수 있다. 그 결과, 원하는 부호화 블록의 신호에 대한 최종적인 정보 데이터를 취득하기 위하여 필요로 하는 처리 시간이 연장되는 것을 억제하고, 소비 전력을 증가, 수신기의 효율을 악화시키는 것을 억제할 수 있다.
- [0131] 또한, 상기의 실시 형태에 있어서, 첨부 도면에 도시되어 있는 구성 등에 대해서는, 이들에 한정되는 것은 아니고, 본 발명의 효과를 발휘하는 범위 내에서 적절히 변경하는 것이 가능하다. 그 외, 본 발명의 목적으로 하는 범위를 일탈하지 않는 한에 있어서 적절히 변경하여 실시하는 것이 가능하다.
- [0132] 또한, 본 실시 형태에서 설명한 기능을 실현하기 위한 프로그램을 컴퓨터 판독 가능한 기록 매체에 기록하고, 이 기록 매체에 기록된 프로그램을 컴퓨터 시스템에 읽어들이고, 실행함으로써 각 부의 처리를 행해도 된다. 또한, 여기에서 말하는 「컴퓨터 시스템」이란 OS나 주변 기기 등의 하드웨어를 포함하는 것으로 한다.
- [0133] 또한, 「컴퓨터 시스템」은 WWW 시스템을 이용하고 있는 경우이면, 홈 페이지 제공 환경(또는 표시 환경)도 포함하는 것으로 한다.
- [0134] 또한, 「컴퓨터 판독 가능한 기록 매체」란 플렉시블 디스크, 광자기 디스크, ROM, CD-ROM 등의 가반형 매체, 컴퓨터 시스템에 내장되는 하드 디스크 등의 기억 장치를 말한다. 또한 「컴퓨터 판독 가능한 기록 매체」란 인터넷 등의 네트워크나 전화 회선 등의 통신 회선을 통하여 프로그램을 송신하는 경우의 통신선과 같이, 단시간 동안, 동적으로 프로그램을 유지하는 것, 그 경우의 서버나 클라이언트가 되는 컴퓨터 시스템 내부의 휴발성 메모리와 같이, 일정 시간 프로그램을 유지하고 있는 것도 포함하는 것으로 한다. 또한 상기 프로그램은 전술한 기능의 일부를 실현하기 위한 것이어도 되고, 또한 전술한 기능을 컴퓨터 시스템에 이미 기록되어 있는 프로그램과의 조합으로 실현할 수 있는 것이어도 된다.
- [0135] 또한, 도 1 및 도 13에 있어서의 송신 장치의 전부 또는 일부와, 도 3, 도 4, 도 5, 도 7, 도 8, 도 9, 도 13, 도 15, 도 16에 있어서의 수신 장치의 전부 또는 일부의 기능을 집적 회로에 집약하여 실현해도 된다. 송신 장치 및 수신 장치의 각 기능 블록은 개별로 칩화해도 되고, 일부, 또는 전부를 집적하여 칩화해도 된다. 또한, 칩화한 송신 장치 및 수신 장치의 각 기능 블록에 대하여 제어를 행하는 칩 제어 회로를 집적해도 된다. 상기 칩 제어 회로는 적어도 간섭 제거부(204), 간섭 제거부(404), 간섭 제거부(604)에 대하여 제어를 행한다. 지정, 집적 회로화의 방법은 LSI에 한하지 않고 전용 회로, 또는 범용 프로세서에서 실현해도 된다. 또한, 반도체 기술의 진보에 의해 LSI에 대체하는 집적 회로화의 기술이 출현한 경우, 상기 기술에 의한 집적 회로를 사용하는 것도 가능하다.

산업상 이용가능성

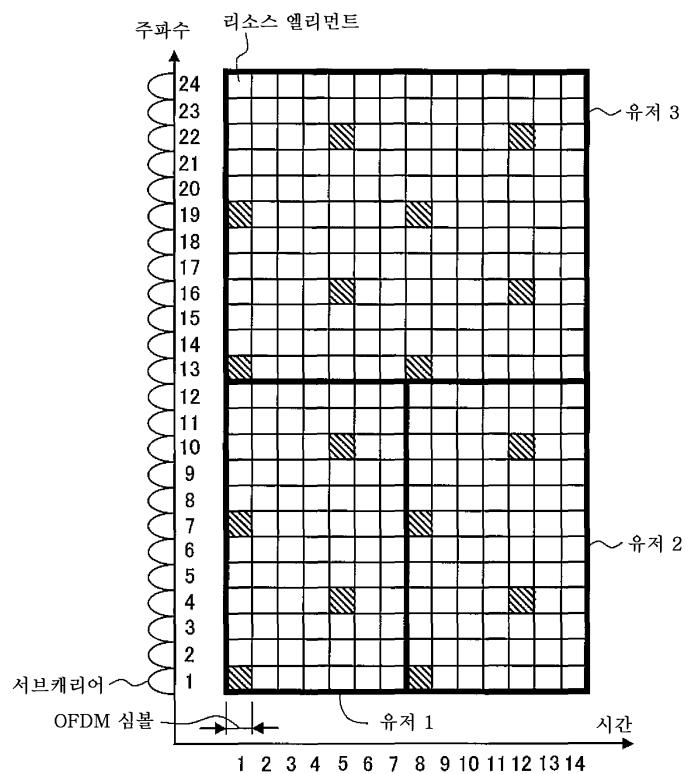
- [0136] 본 발명은 통신 장치에 이용가능하다.
- [0137] 본 명세서에서 인용한 모든 간행물, 특히 및 특히 출원을 그대로 참고로 하여 본 명세서에 편입하는 것으로 한다.

도면

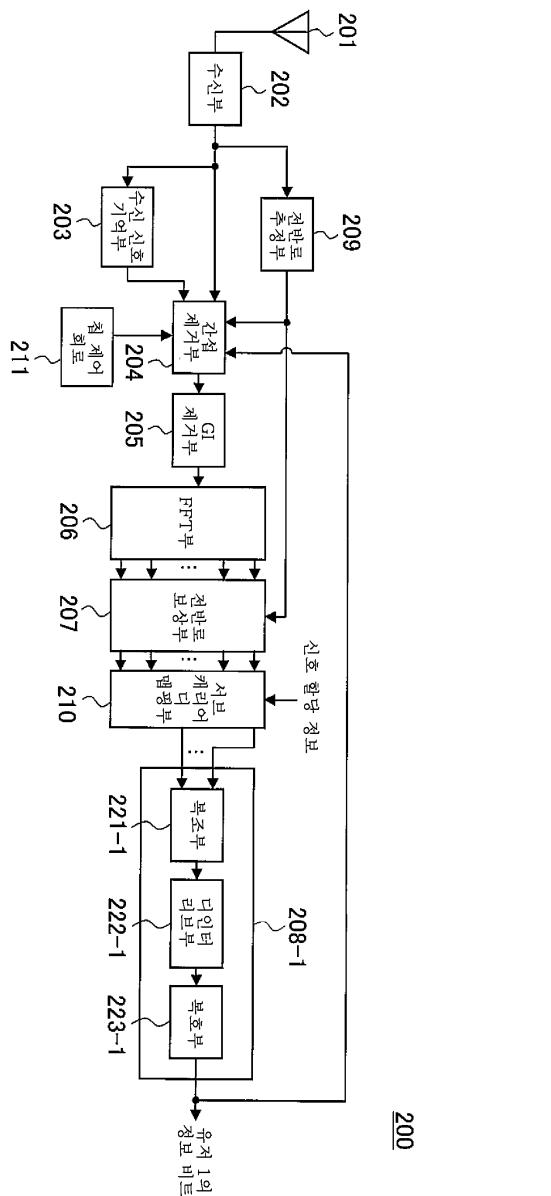
도면1



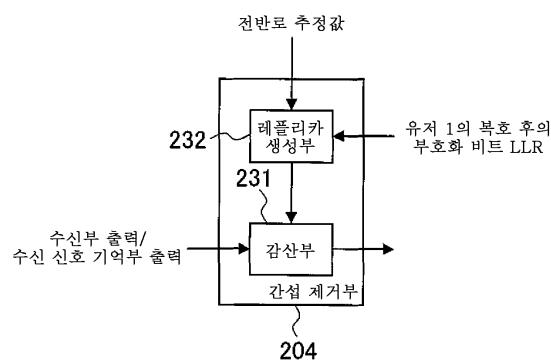
도면2



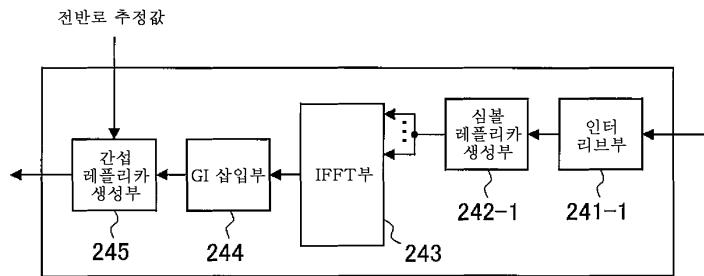
도면3



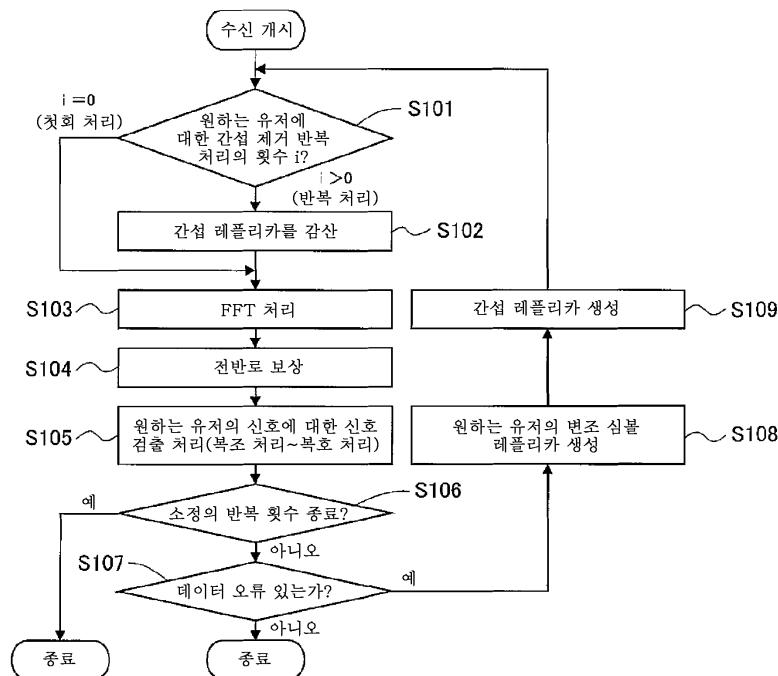
도면4



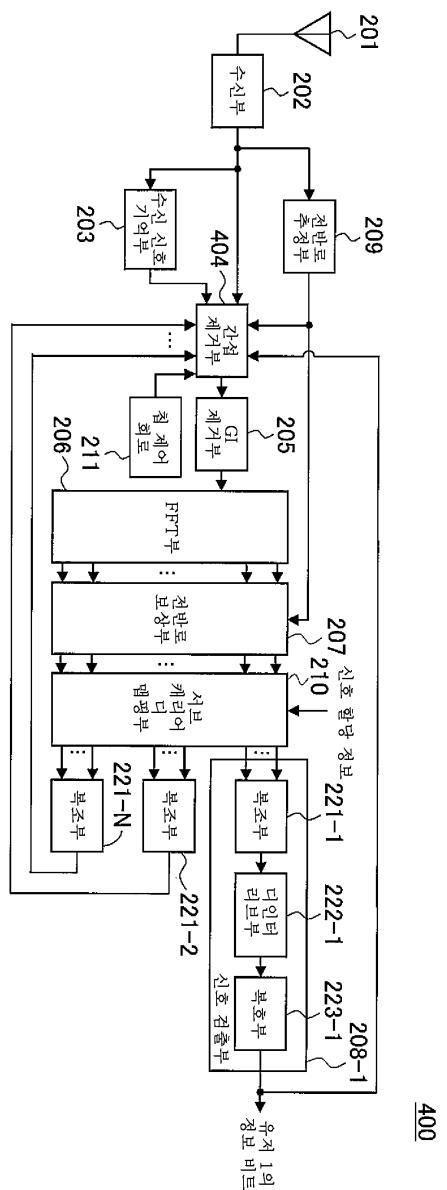
도면5



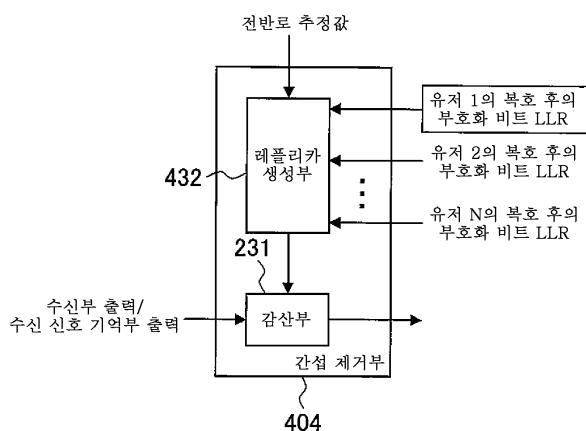
도면6



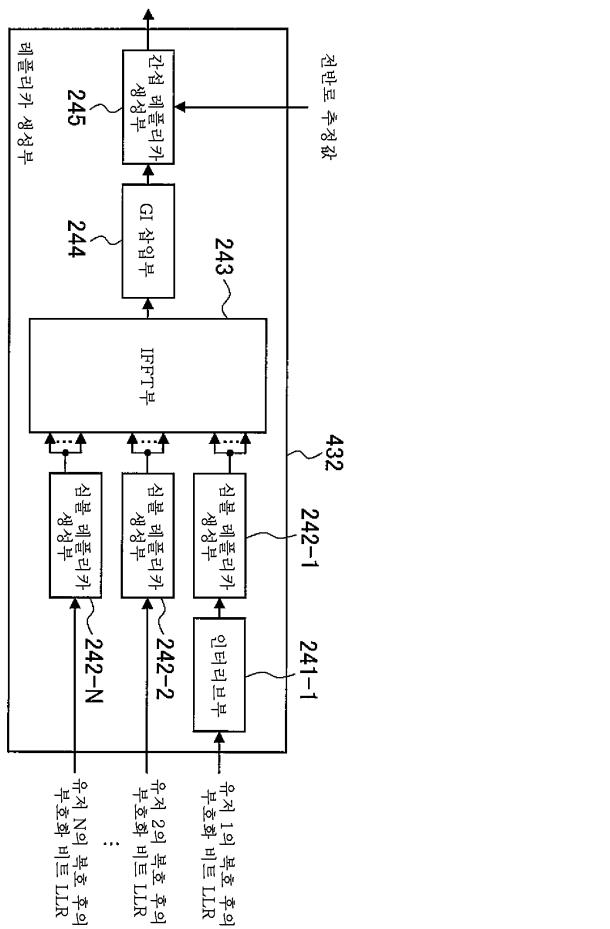
도면7



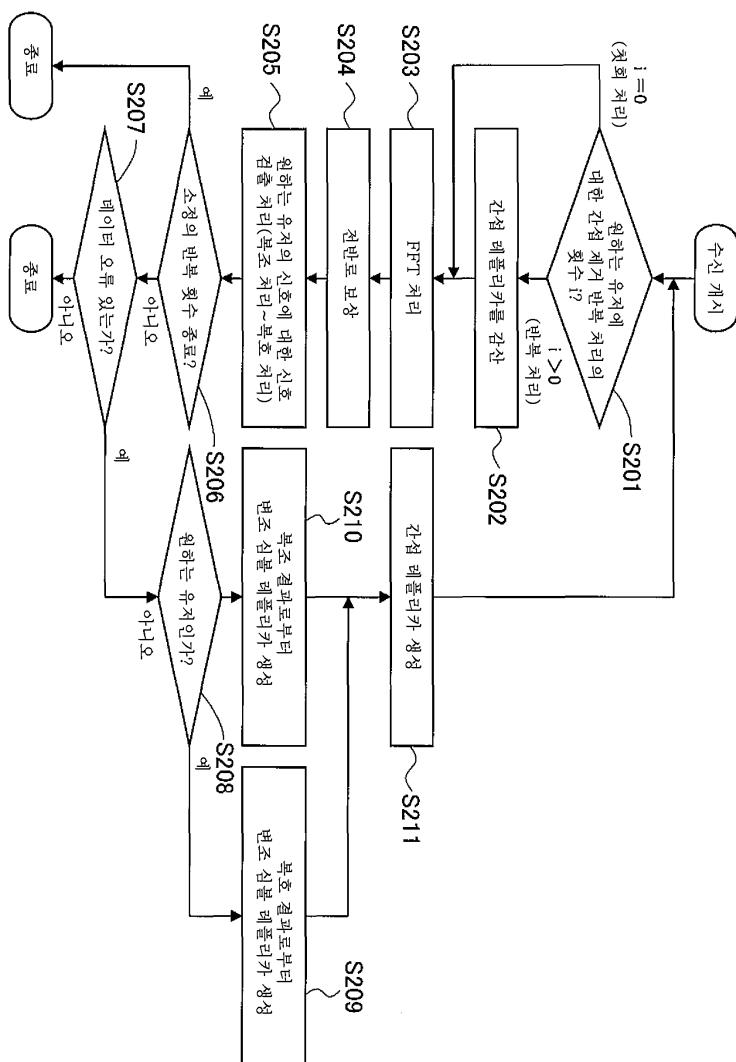
도면8



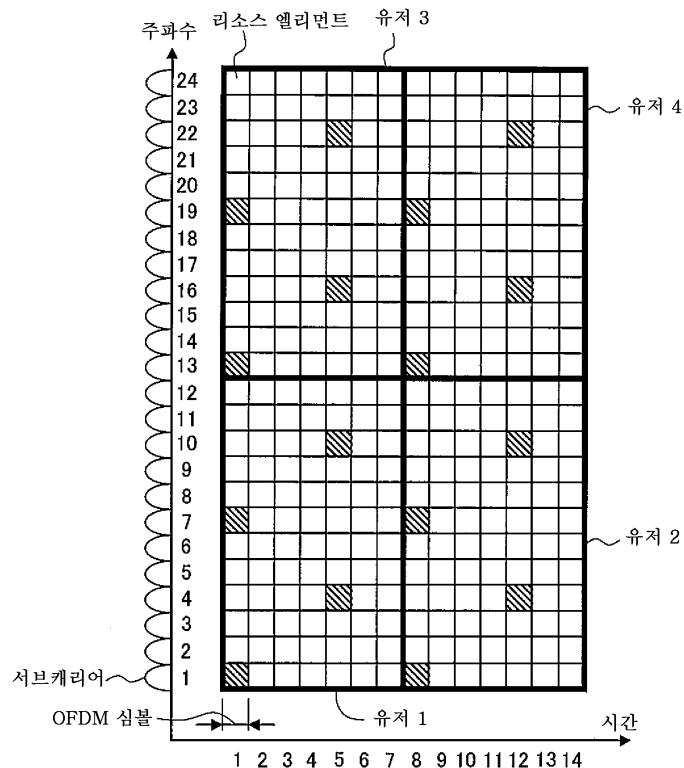
도면9



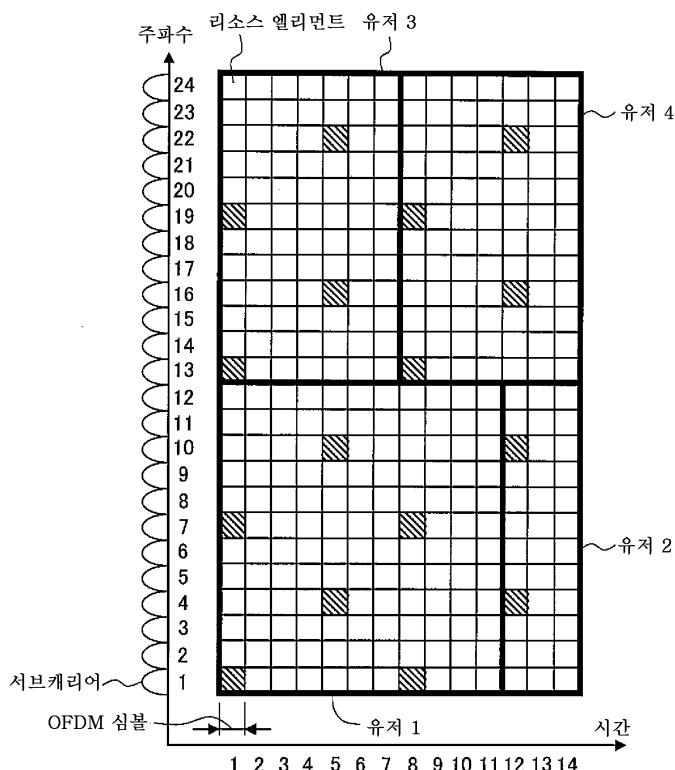
도면10



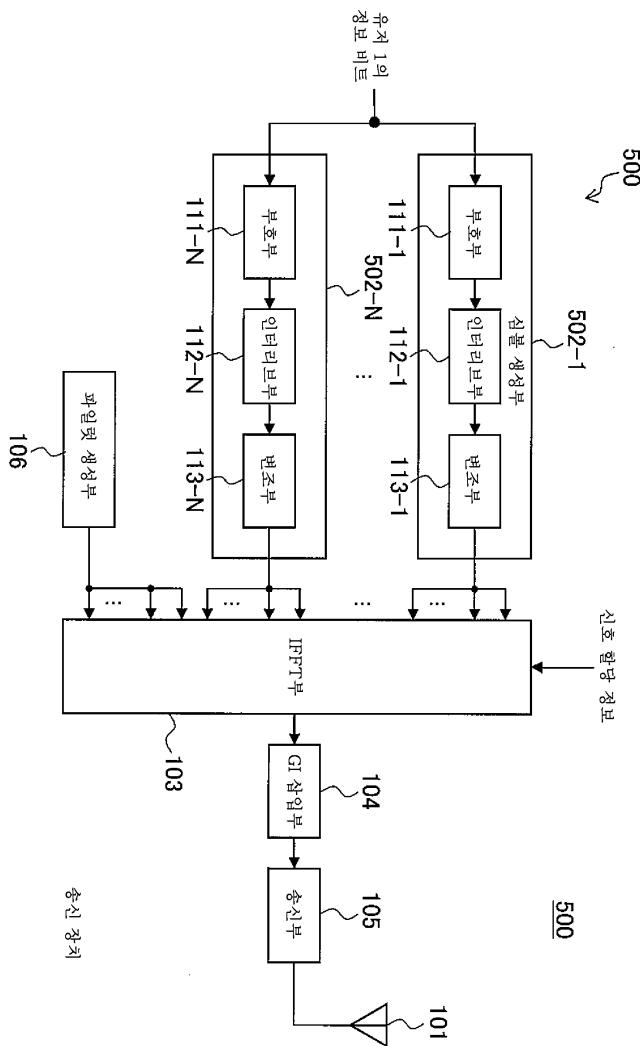
도면11



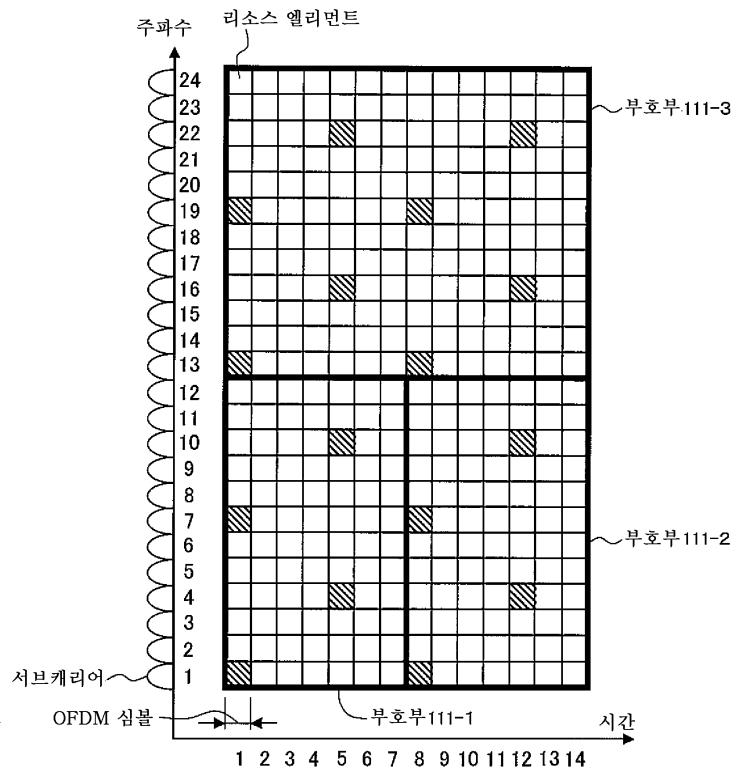
도면12



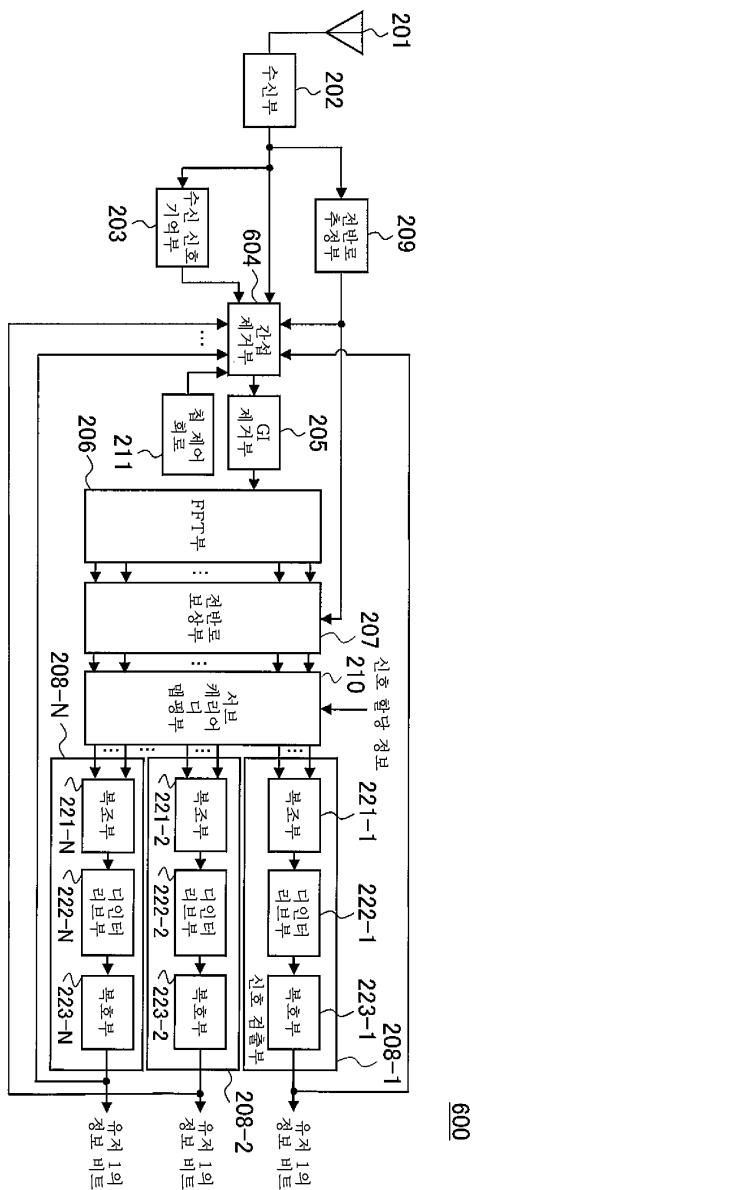
도면13



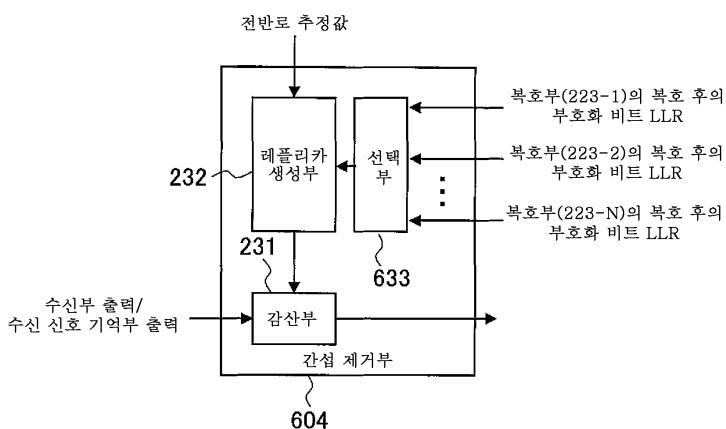
도면14



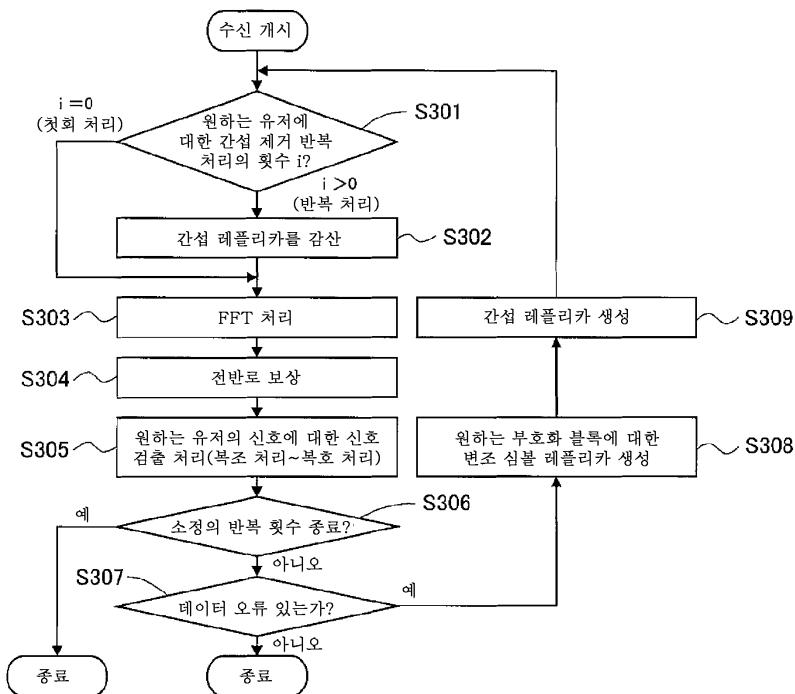
도면15



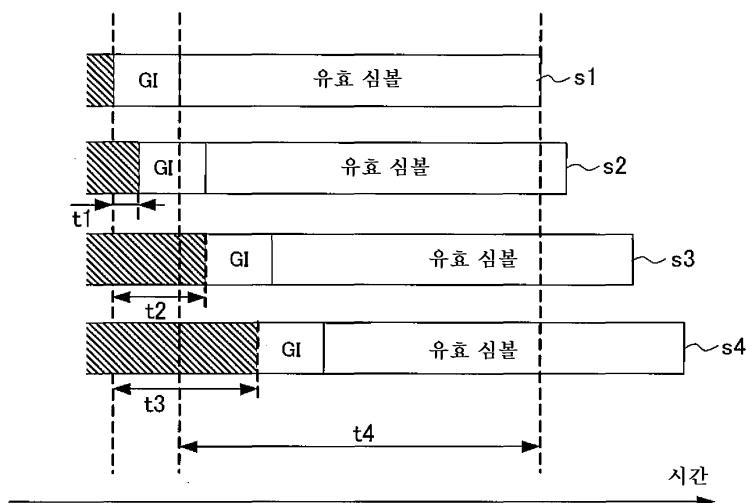
도면16



도면17



도면18



도면19

