

【公報種別】特許法第17条の2の規定による補正の掲載  
【部門区分】第1部門第2区分  
【発行日】平成17年9月2日(2005.9.2)

【公開番号】特開2003-102682(P2003-102682A)

【公開日】平成15年4月8日(2003.4.8)

【出願番号】特願2002-190580(P2002-190580)

【国際特許分類第7版】

A 6 1 B 1/04

H 0 4 N 5/225

H 0 4 N 7/18

【F I】

A 6 1 B 1/04 3 7 2

H 0 4 N 5/225 C

H 0 4 N 5/225 Z

H 0 4 N 7/18 M

【手続補正書】

【提出日】平成17年3月3日(2005.3.3)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0 0 6 1

【補正方法】変更

【補正の内容】

【0 0 6 1】

なお、本発明の第2の実施の形態においてはスイッチ1106a、1106bおよび1106cの状態をスイッチ処理回路1105が判定し、その結果をCPU201に送信する構成としているが、本発明はこの形態に限定されるものではなく、スイッチ1106a、1106bおよび1106cのそれぞれがCPU201の図示しないI/Oポートの3つの端子に接続され、CPU201が直接スイッチ部材1106の状態を判定する構成としてもよい。

【手続補正2】

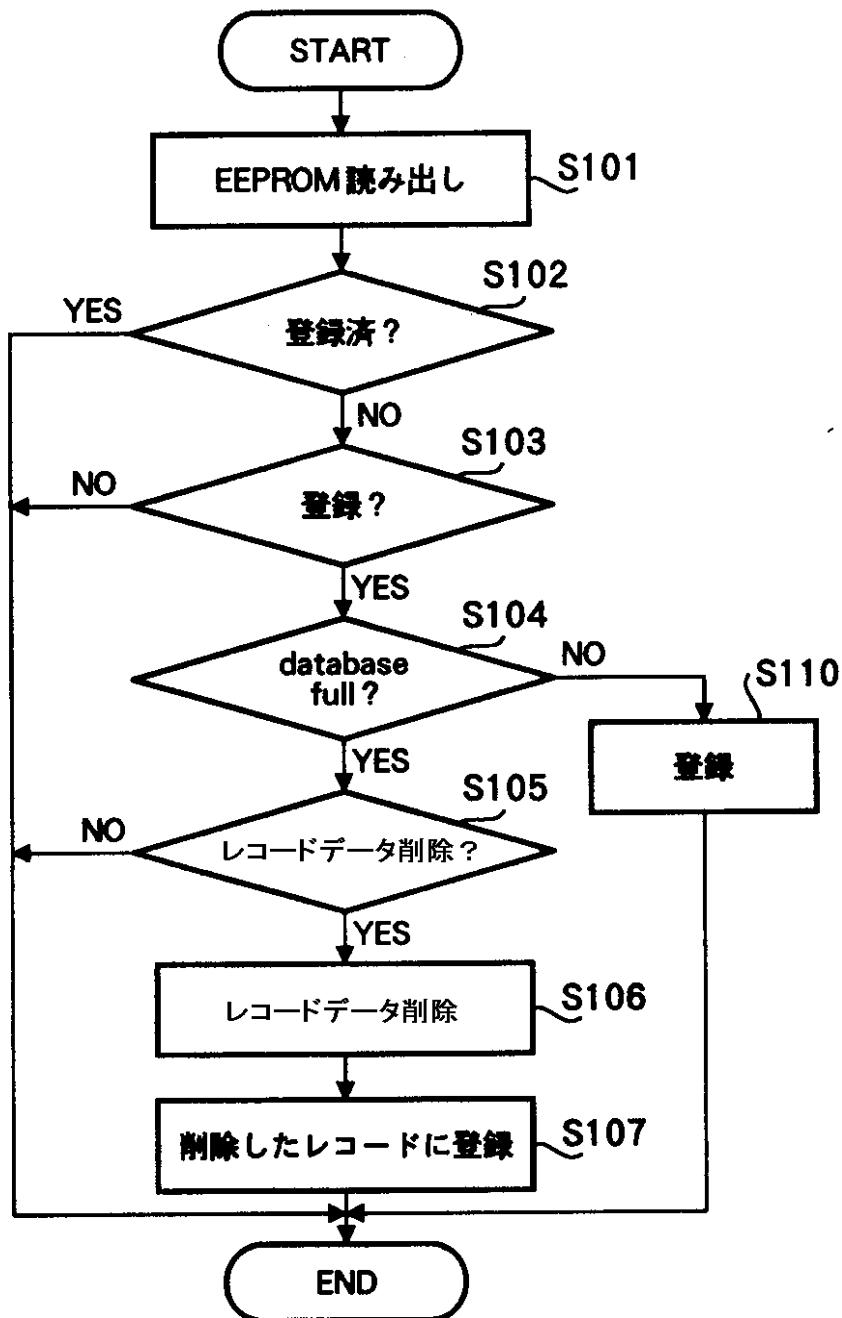
【補正対象書類名】図面

【補正対象項目名】図5

【補正方法】変更

【補正の内容】

【図5】



【手続補正3】

【補正対象書類名】図面

【補正対象項目名】図7

【補正方法】変更

【補正の内容】

【図7】

