

(19) DANMARK



(12) PATENTANSØGNING⁽¹⁰⁾ DK 1241/91 A

Patentdirektoratet

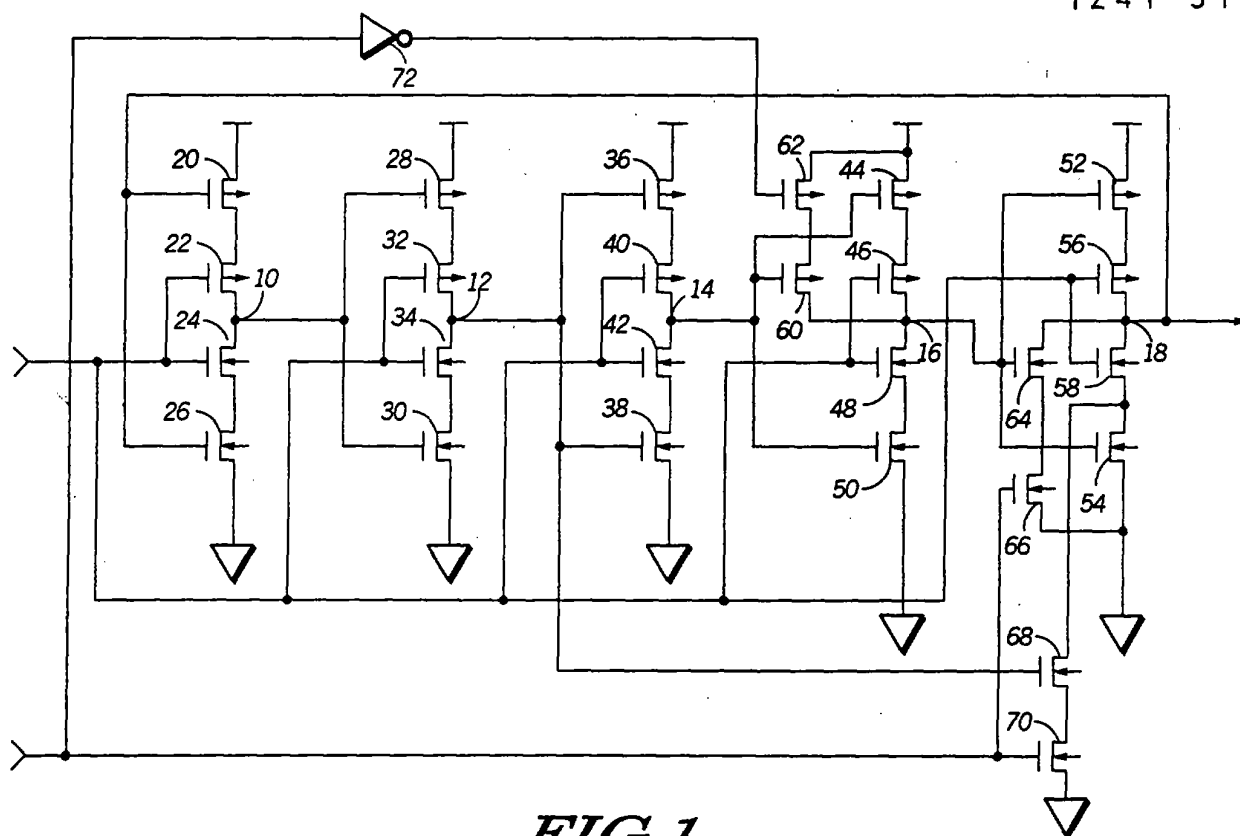
-
- (21) Patentansøgning nr.: 1241/91 (51) Int.Cl. 5: H 03 K 23/48
(22) Indleveringsdag:.... 25 jun 1991
(24) Løbedag:..... 16 jan 1990
(41) Alm.tilgængelig:.... 25 jun 1991
(62) Stamansøgningsnummer:.....
(86) International ansøgning nr.:... PCT/US90/00161
(86) International indleveringsdag: 16 jan 1990
(85) Videreførselsdag: 25 jun 1991
(30) Prioritet: 23 jan 1989 US 300449
(71) Ansøger: *Motorola, Inc., 1303 E. Algonquin Road; Schaumburg; IL 60296,
US
(72) Opfinder: Barry W. *Herold, 861 East Park Drive; Boca Raton; FL 33432,
US
Omid *Tahernia, 3131 Cocoplum Circle; Coconut Creek; FL 33063,
US
(73) Fuldmægtig: Patentbureauet Magnus Jensens Eftf., Frederiksborgvej 15,
3520, Farum

-
- (54) Prescaler
(57) Sammendrag

1241-91

En højhastigheds CMOS del-med-4/5 prescaler omfatter et første, et andet, et tredje, et fjerde og et femte invertertrin. Når et styresignal er lavt arbejder prescaleren som fem blokstyrede invertere i serie og med en udgang, der tilbagekobles til indgangen på det første trin. Der er således tale om en femtrins blokstyret ringoscillator hvor kun en udgangstilstand ændres for hver klokimpuls. Når styresignalet er højt, som tegn på at man ønsker en deling med 5, arbejder tælleren som en femtrins ringoscillator for syv klokimpulser. Ved den ottende tvinger fremføringskredsløb de sidste tre trin til at ændre tilstand samtidigt.

fortsættes

*FIG.1*