

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成 19 年 6 月 28 日 (2007.6.28)

【公開番号】特開 2005-4189 (P2005-4189A)

【公開日】平成 17 年 1 月 6 日 (2005.1.6)

【年通号数】公開・登録公報 2005-001

【出願番号】特願 2004-145903 (P2004-145903)

【国際特許分類】

G 0 9 G 3/30 (2006.01)

G 0 9 G 3/20 (2006.01)

H 0 1 L 51/50 (2006.01)

【 F I 】

G 0 9 G 3/30 J

G 0 9 G 3/20 6 1 1 A

G 0 9 G 3/20 6 1 2 T

G 0 9 G 3/20 6 2 1 A

G 0 9 G 3/20 6 2 1 D

G 0 9 G 3/20 6 2 2 E

G 0 9 G 3/20 6 2 2 F

G 0 9 G 3/20 6 2 3 H

G 0 9 G 3/20 6 2 4 B

G 0 9 G 3/20 6 3 1 K

G 0 9 G 3/20 6 3 1 U

G 0 9 G 3/20 6 3 2 F

G 0 9 G 3/20 6 4 1 E

G 0 9 G 3/20 6 6 0 U

H 0 5 B 33/14 A

【手続補正書】

【提出日】平成 19 年 5 月 14 日 (2007.5.14)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】表示装置

【手続補正 2】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

発光素子と第 1 の記憶回路と第 2 の記憶回路とを有する画素と、

前記画素を複数個配置した表示部と、

前記表示部を制御する複数のデコーダと、

前記複数のデコーダを制御する表示制御回路とを有し、

前記表示制御回路は、

前記第 1 の記憶回路に記憶された第 1 のデジタル信号を読み出して発光素子へ送り、前

記第 2 の記憶回路に第 2 のデジタル信号を入力する場合と、

前記第 2 の記憶回路に記憶された前記第 2 のデジタル信号を読み出して発光素子へ送り、前記第 1 の記憶回路に第 3 のデジタル信号を入力する場合と、を切り替える手段を有し、

前記第 2 のデジタル信号の入力が終了してから前記第 3 のデジタル信号を入力するまでの期間において、前記画素へのデジタル信号の入力を停止する手段とを有することを特徴とする表示装置。

【請求項 2】

請求項 1 において、

前記表示制御回路は、

前記表示制御信号線を介して前記発光素子の発光時間を制御する手段を有することを特徴とする表示装置。

【請求項 3】

請求項 1 または請求項 2 において、

前記表示制御回路は、前記発光素子の発光時間を前記デジタル信号の各ビットに応じて制御することによって階調を表現する手段を有することを特徴とする表示装置。

【請求項 4】

請求項 1 乃至請求項 3 のいずれか一において、

前記表示制御回路は、

一定の周期でデジタル信号を受信する手段と、

フレーム期間が始まる時に、前記フレーム期間の最初のデータを前記第 1 記憶回路または前記第 2 の記憶回路の一方に書き込む手段と、

前記 2 つのフレーム期間で同じデータを受信する場合において、前記 2 つのフレーム期間で同じデータを表示させる手段と、

前記フレーム期間が終了した後、1 フレーム分のデジタル信号の受信が終わるまでの期間は前記画素へのデジタル信号の入力を停止させる手段とを有することを特徴とする表示装置。