

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 3 区分

【発行日】平成24年2月16日 (2012.2.16)

【公表番号】特表2011-508329(P2011-508329A)

【公表日】平成23年3月10日 (2011.3.10)

【年通号数】公開・登録公報2011-010

【出願番号】特願2010-540184(P2010-540184)

【国際特許分類】

G 0 6 F 13/38 (2006.01)

【 F I 】

G 0 6 F 13/38 3 2 0 Z

【手続補正書】

【提出日】平成23年12月22日 (2011.12.22)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

ブリッジ回路であって、

バスと、

当該ブリッジ回路の外部のプロセッサからメモリアンターフェースを介してメモリアドレスを受け取り、前記メモリアドレスを前記バスに出力するためのメモリアンターフェースモジュールであって、前記メモリアドレスは前記プロセッサのアドレス空間の複数のアドレス領域のうちの 1 つに対応するものであるメモリアンターフェースモジュールと、

前記バスを介して前記メモリアドレスを受け取り、前記メモリアドレスが前記複数のアドレス領域のうちの第 1 の領域に対応する場合に当該ブリッジ回路の内部のメインメモリと通信するためのメモリ制御モジュールと、

前記バスを介して前記メモリアドレスを受け取り、前記メモリアドレスが前記複数のアドレス領域のうちの第 2 の領域に対応する場合に外部記憶装置と通信するための外部記憶装置制御モジュールと、

を備えるブリッジ回路。

【請求項 2】

前記メインメモリを更に備える、請求項 1 のブリッジ回路。

【請求項 3】

前記メインメモリは、ダイナミックランダムアクセスメモリ (DRAM)、同期 DRAM (SDRAM)、およびダブルデータレート DRAM (DDR) のうちの少なくとも 1 つを含む、請求項 2 のブリッジ回路。

【請求項 4】

前記バスを介して前記メモリアドレスを受け取り、前記メモリアドレスが前記複数のアドレス領域のうちの第 3 の領域に対応する場合に周辺機器と通信するための周辺機器制御モジュールを更に備える、請求項 1 のブリッジ回路。

【請求項 5】

前記外部記憶装置制御モジュールを前記外部記憶装置に仲介接続するための外部記憶装置インターフェースを更に備える、請求項 1 のブリッジ回路。

【請求項 6】

前記外部記憶装置インターフェースは、アドバンスド・テクノロジー・アタッチメント

(A T A) インターフェース、シリアル A T A (S A T A) インターフェース、アドバンスド・テクノロジー・アタッチメント・パケットインターフェース (A T A P I)、コンシューマー・エレクトロニクス A T A (C E - A T A) インターフェース、パーソナルコンピュータ・メモ리카ード・インターナショナル・アソシエーション (P C M C I A) インターフェース、およびスモール・コンピュータ・システム・インターフェース (S C S I) のうちの少なくとも 1 つを含む、請求項 5 のブリッジ回路。

【請求項 7】

前記周辺機器制御モジュールを前記周辺機器に仲介接続するための周辺機器インターフェースを更に備える、請求項 4 のブリッジ回路。

【請求項 8】

前記周辺機器インターフェースは、ユニバーサルシリアルバス (U S B) インターフェースを含む、請求項 7 のブリッジ回路。

【請求項 9】

前記メモリインターフェースは、ダイナミックランダムアクセスメモリ (D R A M) インターフェースを含む、請求項 1 のブリッジ回路。

【請求項 10】

前記外部記憶装置は、磁気記憶装置および光学記憶装置のうちの少なくとも 1 つを含む、請求項 1 のブリッジ回路。

【請求項 11】

前記外部記憶装置は、前記バスを介して前記メインメモリと通信する、請求項 1 のブリッジ回路。

【請求項 12】

前記周辺機器は、前記バスを介して前記メインメモリと通信する、請求項 4 のブリッジ回路。

【請求項 13】

前記プロセッサは、前記メモリインターフェースを介して前記メインメモリおよび前記外部記憶装置と通信する請求項 1 のブリッジ回路。

【請求項 14】

請求項 1 のブリッジ回路と、前記プロセッサを有する制御モジュールとを備えた家庭用電子機器 (C E) であって、

前記制御モジュールは、

前記メモリインターフェースを介して前記メモリインターフェースモジュールと通信し、

前記メモリインターフェースモジュールを介して前記メインメモリおよび前記外部記憶装置と通信する

家庭用電子機器。