

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 7 部門第 3 区分
 【発行日】平成 17 年 6 月 16 日 (2005.6.16)

【公開番号】特開 2001-36367 (P2001-36367A)
 【公開日】平成 13 年 2 月 9 日 (2001.2.9)
 【出願番号】特願 平 11-205826
 【国際特許分類第 7 版】

H 0 3 G 3/30

H 0 3 F 1/32

H 0 4 B 1/16

【F I】

H 0 3 G 3/30 F

H 0 3 F 1/32

H 0 4 B 1/16 R

【手続補正書】

【提出日】平成 16 年 9 月 10 日 (2004.9.10)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

入力信号に対して縦続接続された複数のアッテネータ回路と、
 複数のアンプと、
 この複数のアンプの出力端に共通に接続された取り出し回路と
 を有し、
 上記アッテネータ回路のそれぞれは、少なくとも直列接続された第 1 のコンデンサと第
 2 のコンデンサとを有して構成され、
 上記アッテネータ回路のそれぞれにおける上記第 2 のコンデンサが、上記複数のアンプ
 の入力端にそれぞれ接続され、
 上記複数のアンプを選択的に動作させることにより、上記取り出し回路からレベルの制
 御された出力信号を得る
 ようにした可変利得アンプ。

【請求項 2】

入力信号に対して縦続接続された複数のアッテネータ回路と、
 複数のアンプと、
 この複数のアンプの出力端に共通に接続された取り出し回路と
 を有し、
 上記アッテネータ回路のそれぞれは、第 1 の抵抗器およびコンデンサの並列回路と、第
 2 の抵抗器およびコンデンサの並列回路とが直列接続されて構成され、
 上記アッテネータ回路のそれぞれにおける上記第 2 の並列回路が、上記複数のアンプの
 入力端にそれぞれ接続され、
 上記複数のアンプを選択的に動作させることにより、上記取り出し回路からレベルの制
 御された出力信号を得る
 ようにした可変利得アンプ。

【請求項 3】

請求項 2 に記載の可変利得アンプにおいて、

上記複数のアッテネータ回路のうちの第 1 段目のアッテネータ回路の入力端が、上記複数のアンプの第 1 段目の入力端に接続され、

上記アッテネータ回路のそれぞれにおける上記第 2 の並列回路が、上記複数のアンプの第 2 段目以降の入力端にそれぞれ接続されるようにした可変利得アンプ。

【請求項 4】

請求項 2 あるいは請求項 3 に記載の可変利得アンプにおいて、

上記第 1 の並列回路における抵抗器およびコンデンサの値の積と、上記第 2 の並列回路における抵抗器およびコンデンサの値の積とを互いにほぼ等しい値に設定するようにした可変利得アンプ。

【請求項 5】

請求項 2、請求項 3 あるいは請求項 4 に記載の可変利得アンプにおいて、

上記コンデンサの値に、上記複数のアンプの入力容量を加味する

ようにした可変利得アンプ。

【請求項 6】

請求項 2、請求項 3、請求項 4 あるいは請求項 5 に記載の可変利得アンプにおいて、

上記第 1 および第 2 の並列回路における抵抗器を通じて上記複数のアンプにバイアスを供給する

ようにした可変利得アンプ。

【請求項 7】

放送波の受信信号の信号ラインに可変利得アンプが設けられ、

この可変利得アンプは、

縦続接続された複数のアッテネータ回路と、

複数のアンプと、

この複数のアンプの出力端に共通に接続された取り出し回路と

から構成され、

上記アッテネータ回路のそれぞれは、少なくとも直列接続された第 1 のコンデンサと第 2 のコンデンサとを有して構成され、

上記複数のアッテネータ回路のうちの第 1 段目のアッテネータ回路の入力端、および上記アッテネータ回路のそれぞれにおける上記第 2 のコンデンサが、上記複数のアンプの入力端にそれぞれ接続され、

上記第 1 段目のアッテネータ回路に上記受信信号が供給され、

A G C 電圧にしたがって上記複数のアンプを選択的に動作させることにより、上記取り出し回路から上記受信信号が A G C 制御されて取り出される

ようにした受信機。

【請求項 8】

放送波の受信信号の信号ラインに可変利得アンプが設けられ、

この可変利得アンプは、

縦続接続された複数のアッテネータ回路と、

複数のアンプと、

この複数のアンプの出力端に共通に接続された取り出し回路と

から構成され、

上記アッテネータ回路のそれぞれは、第 1 の抵抗器およびコンデンサの並列回路と、第 2 の抵抗器およびコンデンサの並列回路とが直列接続されて構成され、

上記複数のアッテネータ回路のうちの第 1 段目のアッテネータ回路の入力端、および上記アッテネータ回路のそれぞれにおける上記第 2 の並列回路が、上記複数のアンプの入力端にそれぞれ接続され、

上記第 1 段目のアッテネータ回路に上記受信信号が供給され、

A G C 電圧にしたがって上記複数のアンプを選択的に動作させることにより、上記取り出し回路から上記受信信号が A G C 制御されて取り出される

ようにした受信機。