

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 2 区分

【発行日】平成24年5月17日 (2012.5.17)

【公開番号】特開2010-283269(P2010-283269A)

【公開日】平成22年12月16日 (2010.12.16)

【年通号数】公開・登録公報2010-050

【出願番号】特願2009-137210(P2009-137210)

【国際特許分類】

H 0 1 L 27/04 (2006.01)

H 0 1 L 21/822 (2006.01)

H 0 1 L 21/82 (2006.01)

【F I】

H 0 1 L 27/04 A

H 0 1 L 21/82 L

H 0 1 L 21/82 B

H 0 1 L 27/04 D

【手続補正書】

【提出日】平成24年3月28日 (2012.3.28)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

第 1 行において、行方向に連続的に配置される第 1 電源供給セル及び複数の第 1 セルと、前記第 1 行に隣接する第 2 行において、行方向に連続的に配置され、前記第 1 行に隣接する複数の第 2 セルと

を具備し、

前記第 1 電源供給セルは、行方向に直交する第 1 電源配線に接続され、前記第 1 電源配線から供給される電圧に応じた電源電圧を、前記複数の第 1 セル及び前記複数の第 2 セルに供給し、

前記第 2 行において、前記第 1 電源供給セルに隣接する第 2 セルと前記第 1 電源配線とは、直接接続されず前記第 1 電源供給セルを介して接続される

半導体装置。