

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成30年2月22日(2018.2.22)

【公表番号】特表2017-520950(P2017-520950A)

【公表日】平成29年7月27日(2017.7.27)

【年通号数】公開・登録公報2017-028

【出願番号】特願2016-565434(P2016-565434)

【国際特許分類】

H 04 B 7/005 (2006.01)

H 04 B 7/06 (2006.01)

【F I】

H 04 B 7/005

H 04 B 7/06

【手続補正書】

【提出日】平成30年1月10日(2018.1.10)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0055

【補正方法】変更

【補正の内容】

【0055】

分類ブロック620はCFRブロック522に結合され、それに、パラメトリック入力信号512を介してCFRパラメトリック入力を提供してもよい。そのようなCFRパラメトリック入力は、対応する波形タイプと関連付けてLUT622に格納されたCFRパラメータを含んでいてもよい。オプションで、別の実現化例では、LUT622は、以下により詳細に説明されるように、CFRブロック522のLUT581およびD P Dブロック524のLUT582として効果的に分散されてもよい。さらに、オプションで、SACブロック505は、ブロック522および524のいずれかまたは双方のためのパラメトリック入力を生成するために分類ブロック620によって生成された分類情報を受信するために結合された、プロセッサベースのハードウェアアクセラレータ583を含んでいてもよい。しかしながら、限定することなく明確にするために、LUT622が使用されると仮定する。