

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2014-71885

(P2014-71885A)

(43) 公開日 平成26年4月21日(2014.4.21)

(51) Int.Cl.	F I	テーマコード (参考)
<b>G06F 3/044 (2006.01)</b>	G06F 3/044 E	5B068
<b>G06F 3/041 (2006.01)</b>	G06F 3/041 350C	

審査請求 有 請求項の数 10 O L 外国語出願 (全 14 頁)

(21) 出願番号 特願2013-6854 (P2013-6854) (22) 出願日 平成25年1月18日 (2013.1.18) (31) 優先権主張番号 101135559 (32) 優先日 平成24年9月27日 (2012.9.27) (33) 優先権主張国 台湾 (TW)	(71) 出願人 513014330 普誠科技股▲ふん▼有限公司 Princeton Technology Corp. 台湾新北市新店區寶橋路233-1號2樓 (74) 代理人 100147485 弁理士 杉村 憲司 (74) 代理人 100147692 弁理士 下地 健一 (74) 代理人 100134577 弁理士 石川 雅章 (72) 発明者 謝 進益 台湾新竹市明胡路648巷6號 Fターム(参考) 5B068 AA04 BB09 BC07
---	---

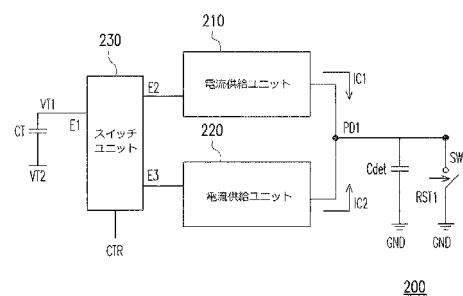
(54) 【発明の名称】 タッチセンサ回路およびタッチディスプレイ装置

## (57) 【要約】

【課題】充電効率および感知効率を向上させることのできるタッチセンサ回路およびタッチディスプレイ装置を提供する。

【解決手段】タッチセンサ回路は、充電コンデンサと、第1電流供給ユニットと、第2電流供給ユニットと、スイッチユニットとを含む。充電コンデンサは、検出端子と基準電圧の間に直列に接続される。第1電流供給ユニットは、検出端子に結合され、第1バイアス電圧信号を受信して、その第1バイアス電圧信号に基づいて検出端子で第1充電電流を生成する。第2電流供給ユニットは、検出端子に結合され、第2バイアス電圧信号を受信して、その第2バイアス電圧信号に基づいて検出端子で第2充電電流を生成する。スイッチユニットの第2端子または第3端子は、それぞれ第1および第2バイアス電圧信号を供給する。

【選択図】図2



## 【特許請求の範囲】

## 【請求項 1】

第 1 端子がタッチ状態に基づいて電圧を生成するタッチセンスコンデンサと、  
検出端子と基準電圧の間に直列に接続された充電コンデンサと、  
前記検出端子に結合され、第 1 バイアス電圧信号を受信して、前記第 1 バイアス電圧信号に基づいて、前記検出端子で第 1 充電電流を生成する第 1 電流供給ユニットと、  
前記検出端子に結合され、第 2 バイアス電圧信号を受信して、前記第 2 バイアス電圧信号に基づいて、前記検出端子で第 2 充電電流を生成する第 2 電流供給ユニットと、  
第 1 端子が前記タッチセンスコンデンサに結合され、第 2 端子および第 3 端子がそれぞれ前記第 1 電流供給ユニットおよび前記第 2 電流供給ユニットに結合され、前記第 1 端子が制御信号に基づいて前記第 2 端子または前記第 3 端子に結合され、前記第 2 および第 3 端子がそれぞれ前記第 1 および第 2 バイアス電圧信号を供給するスイッチユニットと  
を含むタッチセンサ回路。

10

## 【請求項 2】

前記検出端子と接地電圧の間に結合され、リセット制御信号に基づいて前記検出端子をリセットするリセットスイッチをさらに含む請求項 1 に記載のタッチセンサ回路。

## 【請求項 3】

前記スイッチユニットが、  
前記スイッチユニットの前記第 1 端子と前記第 2 端子の間に直列に結合され、前記制御信号に基づいて導通または非導通を行う第 1 スイッチと、  
前記スイッチユニットの前記第 1 端子と前記第 3 端子の間に直列に結合され、前記制御信号に基づいて導通または非導通を行う第 2 スイッチと  
を含み、前記第 1 スイッチおよび前記第 2 スイッチが、導通または非導通の反対の接続状態を有する請求項 1 に記載のタッチセンサ回路。

20

## 【請求項 4】

前記第 1 電流供給ユニットが、  
電源電圧を受信する第 1 端子、前記スイッチユニットに結合された第 2 端子、および前記第 2 端子に結合された制御端子を有する第 1 トランジスタと、  
前記電源電圧を受信する第 1 端子、前記検出端子に結合された第 2 端子、および前記第 1 トランジスタの前記制御端子に結合された制御端子を有する第 2 トランジスタと  
を含む請求項 1 に記載のタッチセンサ回路。

30

## 【請求項 5】

前記第 2 電流供給ユニットが、  
前記基準電圧を受信する第 1 端子、前記スイッチユニットに結合された第 2 端子、および前記第 2 端子に結合された制御端子を有する第 3 トランジスタと、  
前記基準電圧を受信する第 1 端子、第 2 端子、および前記第 3 トランジスタの前記制御端子に結合された制御端子を有する第 4 トランジスタと、  
前記電源電圧を受信する第 1 端子、前記第 4 トランジスタの前記第 2 端子に結合された第 2 端子、および前記第 2 端子に結合された制御端子を有する第 5 トランジスタと、  
前記電源電圧を受信する第 1 端子、前記検出端子に結合された第 2 端子、および前記第 5 トランジスタの前記制御端子に結合された制御端子を有する第 6 トランジスタと  
を含む請求項 1 に記載のタッチセンサ回路。

40

## 【請求項 6】

前記スイッチユニットに結合され、前記第 1 バイアス電圧信号または前記第 2 バイアス電圧信号に基づいて、前記制御信号を生成する制御論理ユニット  
をさらに含む請求項 1 に記載のタッチセンサ回路。

## 【請求項 7】

前記第 1 電流供給ユニットが、  
第 1 入力端子が前記第 1 バイアス電圧信号を受信し、第 2 入力端子が第 1 しきい値電圧を受信し、出力端子が第 1 比較結果を生成する第 1 オペアンプと、

50

第 1 端子、前記第 1 オペアンプの前記出力端子に結合された第 2 端子、および第 1 電流調整信号を受信する制御端子を有する第 1 トランジスタと、

前記第 1 オペアンプの前記第 1 入力端子と前記第 1 トランジスタの前記第 1 端子の間に直列に結合される帰還抵抗と、

前記第 1 トランジスタおよび前記充電コンデンサに結合され、前記第 1 電流調整信号を受信し、前記第 1 電流調整信号に基づいて第 1 充電電流を供給する第 1 電流生成器と

を含む請求項 1 に記載のタッチセンサ回路。

【請求項 8】

前記第 2 電流供給ユニットが、

第 1 入力端子が前記第 2 バイアス電圧信号を受信し、第 2 入力端子が第 2 しきい値電圧を受信し、出力端子が第 2 比較結果を生成する第 2 オペアンプと、

第 1 端子、前記第 2 オペアンプの前記出力端子に結合された第 2 端子、および第 2 電流調整信号を受信する制御端子を有する第 2 トランジスタと、

前記第 2 オペアンプの前記第 1 入力端子と前記第 2 トランジスタの前記第 1 端子の間に直列に結合される帰還抵抗と、

前記第 2 トランジスタおよび前記充電コンデンサに結合され、前記第 2 電流調整信号を受信し、前記第 2 電流調整信号に基づいて第 2 充電電流を供給する第 2 電流生成器と

を含む請求項 7 に記載のタッチセンサ回路。

【請求項 9】

前記スイッチユニット、前記第 1 電流供給ユニットおよび前記第 2 電流供給ユニットに結合され、前記第 1 バイアス電圧信号または前記第 2 バイアス電圧信号に基づいて、前記制御信号を生成するとともに、前記第 1 電流調整信号または前記第 2 電流調整信号を生成する制御信号生成器

をさらに含む請求項 1 に記載のタッチセンサ回路。

【請求項 10】

前記タッチセンサ回路のそれぞれが請求項 1 ~ 9 のうちいずれか 1 項である複数のタッチセンサ回路

を含み、前記検出端子の電圧値に基づいて、タッチ信号を対応して実行するタッチセンサ装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、タッチセンサ回路に関するものであり、特に、複数の電流源を有するタッチセンサ回路に関するものである。

【背景技術】

【0002】

図 1 は、従来のタッチセンサ回路 100 の概略図である。図 1 を参照すると、タッチセンサ回路 100 は、パルス信号発生器 110 と、タッチセンスコンデンサ CTA と、リセットスイッチ SW1 と、充電スイッチ SW2 と、充電コンデンサ C1 と、アナログデジタルコンバータ (analog-to-digital converter, ADC) 120 とを含む。

【0003】

詳しく説明すると、パルス信号生成器 110 の第 1 端子は、接地電圧 GND を受信し、パルス信号生成器 110 の第 2 端子は、タッチセンスコンデンサ CTA の第 1 端子に結合される。充電スイッチ SW2 は、タッチセンスコンデンサ CTA の第 2 端子とアナログデジタルコンバータ 120 の入力端の間に直列に接続される。リセットスイッチ SW1 は、タッチセンスコンデンサ CTA の第 2 端子と接地電圧 GND の間に直列に接続される。

【0004】

操作において、タッチセンサ回路 100 が、例えば、ユーザーの指がタッチセンサ回路 100 に接触したというタッチイベントを感知した時、タッチセンスコンデンサ CTA がそのタッチイベントに反応する。パルス信号生成器 110 によって発信されたパルス信号

10

20

30

40

50

P L S がタッチセンスコンデンサ C T A に印加され、タッチセンスコンデンサ C T A に接触する前にパルス信号 P L S のパルス振幅と異なるパルス振幅を有するパルス信号 P L S が生成されて充電スイッチ S W 2 に伝送された時、充電スイッチ S W 2 は、制御端子で固定された周波数のサンプリング信号 S P を受信し、それに基づいて導通または非導通を行う。ここで、パルス信号 P L S は、充電をサンプリングした後に充電スイッチ S W 2 によって充電コンデンサ C 1 に伝送されて充電コンデンサ C 1 を充電し、それから、アナログデジタルコンバータ 1 2 0 の入力端で検出電圧 V d e t が生成される。その後、アナログデジタルコンバータ 1 2 0 が検出電圧 V d e t の電圧値を取り込む。タッチ前とタッチ後の電圧値の差異を利用して、接触状態であるかどうか、つまり、タッチセンサ回路 1 0 0 がタッチイベントを感知したかどうかを判断することができる。また、リセットスイッチ S W 1 は、リセット信号 R S T に基づいて、検出電圧 V d e t をリセットする。

10

**【発明の概要】****【発明が解決しようとする課題】****【0005】**

従来のタッチセンサ回路の充電効率は、依然として改善すべきところがある。

**【課題を解決するための手段】****【0006】**

本発明は、少なくとも充電効率を向上させることのできるタッチセンサ回路および装置を提供する。

**【0007】**

本発明は、また、感知効率を向上させることのできるタッチセンサ回路および装置を提供する。

20

**【0008】**

本発明は、タッチセンスコンデンサと、充電コンデンサと、第 1 電流供給ユニットと、第 2 電流供給ユニットと、スイッチユニットとを含むタッチセンサ回路を提供する。タッチセンスコンデンサの第 1 端子は、タッチ状態に基づいて電圧を生成する。充電コンデンサは、検出端子と基準電圧の間に直列に接続される。第 1 電流供給ユニットは、検出端子に結合され、第 1 バイアス電圧信号を受信して、その第 1 バイアス電圧信号に基づいて検出端子で第 1 充電電流を生成する。第 2 電流供給ユニットは、検出端子に結合され、第 2 バイアス電圧信号を受信して、その第 2 バイアス電圧信号に基づいて検出端子で第 2 充電電流を生成する。スイッチユニットの第 1 端子は、タッチセンスコンデンサに結合される。タッチセンスコンデンサの第 2 端子および第 3 端子は、それぞれ第 1 および第 2 電流供給ユニットに結合される。制御信号に基づいて、スイッチユニットの第 1 端子は、第 2 端子または第 3 端子に結合される。スイッチユニットの第 2 端子または第 3 端子は、それぞれ第 1 および第 2 バイアス電圧信号を供給する。

30

**【0009】**

本発明は、また、複数のタッチセンサ回路を含むタッチセンサ装置を提供する。各タッチセンサ回路は、タッチセンスコンデンサと、充電コンデンサと、第 1 電流供給ユニットと、第 2 電流供給ユニットと、スイッチユニットとを含む。タッチセンスコンデンサの第 1 端子は、タッチ状態に基づいて電圧を生成する。充電コンデンサは、検出端子と基準電圧の間に直列に接続される。第 1 電流供給ユニットは、検出端子に結合され、第 1 バイアス電圧信号を受信して、その第 1 バイアス電圧信号に基づいて検出端子で第 1 充電電流を生成する。第 2 電流供給ユニットは、検出端子に結合され、第 2 バイアス電圧信号を受信して、その第 2 バイアス電圧信号に基づいて検出端子で第 2 充電電流を生成する。スイッチユニットの第 1 端子は、タッチセンスコンデンサに結合される。タッチセンスコンデンサの第 2 端子および第 3 端子は、それぞれ第 1 および第 2 電流供給ユニットに結合される。制御信号に基づいて、スイッチユニットの第 1 端子は、第 2 端子または第 3 端子に結合される。スイッチユニットの第 2 端子または第 3 端子は、それぞれ第 1 および第 2 バイアス電圧信号を供給する。タッチセンサ装置は、検出端子の電圧値に基づいて、タッチ信号を対応して実行する。

40

50

## 【発明の効果】

## 【0010】

本発明は、タッチセンサ回路およびそれを応用したタッチセンサ装置を提供する。タッチセンサ回路のスイッチユニットは、第2端子と第3端子で交互にバイアス電圧信号を供給する。この構造により、パルス源のコストを削減することができる。さらに、タッチセンサ回路は、2つの電流供給ユニットを含み、検出端子に交互に電流を供給することができる。この充電方法によって、タッチセンサ回路は、フルタイムで充電コンデンサを充電することができ、充電効率を向上させることができる。また、この構造により、タッチセンサ装置の製造コストを下げ、タッチ感度を向上させることができる。

## 【0011】

理解すべき点として、前記概要及び下記詳細説明は、何れも典型的なものであり、且つ請求する発明を更に説明することを意図するものである。

## 【0012】

付属図面は、発明を更に理解させることを意図するものであり、本明細書に組み込まれると共に本明細書を構成するものである。図面は、説明文と共に本発明の実施形態を示し、本発明の原理を説明するために提供されるものである。

## 【図面の簡単な説明】

## 【0013】

【図1】従来のタッチセンサ回路100の概略図である。

【図2】本発明の1つの実施形態に係るタッチセンサ回路200の機能ブロック図を示す概略図である。

【図3】本発明の別の実施形態に係るタッチセンサ回路300の概略図である。

【図4A】本発明のさらに別の実施形態に係るタッチセンサ回路400の概略図である。

【図4B】本発明のさらに別の実施形態に係る図4Aの電流生成ユニット411および421の概略図である。

【図5】本発明の1つの実施形態に係るタッチセンサ装置500の概略図である。

## 【発明を実施するための形態】

## 【0014】

図2は、本発明の1つの実施形態に係るタッチセンサ回路200の機能ブロック図を示す概略図である。図2を参照すると、タッチセンサ回路200は、電流供給ユニット210と、電流供給ユニット220と、スイッチユニット230と、タッチセンスコンデンサCTと、充電コンデンサCdetと、リセットスイッチSWRとを含む。充電コンデンサCdetは、検出端子PD1と基準電圧GNDの間に直列に結合される。本実施形態において、基準電圧GNDは、例えば、接地電圧であってもよい。電流供給ユニット210は、検出端子PD1に結合され、電流供給ユニット220も、検出端子PD1に結合される。スイッチユニット230は、3つの端子E1～E3を有し、第1端子E1は、タッチセンスコンデンサCTに結合され、第2端子E2および第3端子E3は、それぞれ電流供給ユニット210および230に結合される。また、リセットスイッチSWRは、検出端子PD1と基準電圧GNDの間に直列に結合される。

## 【0015】

操作において、スイッチユニット230は、制御信号CTR1またはCTR2によって制御され、これらは異なる位相の制御信号CTRである。スイッチユニット230の第1端子E1の電圧VT1は、電流供給ユニット210または220に供給されて、電流供給ユニット210または220のバイアス電圧信号として使用される。さらに、タッチセンスコンデンサCTの第2端子は、タッチ基準電圧VT2を受信する。本発明の1つの実施形態において、タッチ基準電圧VT2は、接地電圧、または接地電圧の電圧レベルと異なる直流(direct-current, DC)レベルの他の電圧であってもよい。

## 【0016】

制御信号CTR1およびCTR2は、互いに位相を異にしたクロック信号である。制御信号CTR1およびCTR2に基づいて、スイッチユニット230は、スイッチユニット

10

20

30

40

50

230の第1端子E1、つまり、タッチセンスコンデンサCTに結合された端子において、電流供給ユニット210および220に電圧を交互に供給し、それぞれ電流供給ユニット210および220に対するバイアス電圧信号として使用する。

【0017】

全体の操作に関しては、まず、リセット制御信号RST1をイネーブル(enable)にし、それによって導通されたリセット制御信号RST1をリセットスイッチSWRが受信する。さらに、検出端子PD1の電圧レベルを基準電圧GNDの電圧レベルまで引き下げる。検出端子PD1の電圧レベルが引き下げられて基準電圧GNDと等しくなった時、リセット制御信号RST1がディセーブル(disable)になり、リセットスイッチSWRは非導通になる。

10

【0018】

さらに、スイッチユニット230の第1端子E1は、制御信号CTRに基づいて、第2端子E2または第3端子E3に結合されるため、タッチセンスコンデンサCTの電圧VT1が電流供給ユニット210または電流供給ユニット220に伝送される。注意すべきこととして、電流供給ユニット210が受信したバイアス電圧信号が電圧VT1と等しい時、電流供給ユニット210は、バイアス電圧信号、つまり受信した電圧VT1に基づいて充電電流IC1を生成し、生成された充電電流IC1を検出端子PD1に伝送して、充電コンデンサCdetを充電する。一方、電流供給ユニット220が受信したバイアス電圧信号が電圧VT1と等しい時、電流供給ユニット220は、バイアス電圧信号、つまり受信した電圧VT1に基づいて充電電流IC2を生成し、生成された充電電流IC2を検出端子PD1に伝送して、充電コンデンサCdetを充電する。

20

【0019】

1つの実施形態において、タッチセンサ回路200は、制御信号CTRを介して、充電電流IC1およびIC2により充電コンデンサCdetを繰り返し充電する。固定された時間周期の後、充電コンデンサCdetの検出端子PD1における電圧値を検出することによって、タッチセンスコンデンサCTの等価容量(equivalent capacitance)を得ることができる。その後、タッチセンスコンデンサCTのタッチ状態が得られる。

【0020】

図3は、本発明の別の実施形態に係るタッチセンサ回路300の概略図である。図3を参照すると、タッチセンサ回路300は、電流供給ユニット310および320と、スイッチユニット330と、制御論理ユニット340と、タッチセンスコンデンサCTと、充電コンデンサCdetと、リセットスイッチSWRとを含む。スイッチユニット330の第1端子E1は、タッチセンスコンデンサCTから電圧VT1を受信する。また、タッチセンスコンデンサCTの別の端子は、タッチ基準電圧VT2を受信する。電流供給ユニット310および320の第1端子は、それぞれスイッチユニット330の第2端子E2および第3端子E3に結合され、電流供給ユニット310および320の第2端子は、検出端子PD1に結合される。さらに、充電コンデンサCdetは、検出端子PD1と基準電圧GND(例えば、接地電圧)の間に結合される。リセットスイッチSWRは、検出端子PD1と基準電圧GNDの間に結合され、リセット制御信号RST1に基づいて、導通または非導通を行う。制御論理ユニット340は、制御信号CTR1およびCTR2を生成するために使用される。

30

40

【0021】

詳しく説明すると、1つの実施形態のスイッチユニット330は、スイッチSW1およびスイッチSW2を含むことができる。スイッチSW1は、スイッチユニット330の第1端子E1と第2端子E2の間に直列に結合される。スイッチSW2は、スイッチユニット330の第1端子E1と第3端子E3の間に直列に結合される。スイッチSW1およびSW2の制御端子は、それぞれ制御信号CTR1およびCTR2を受信する。スイッチSW1およびSW2は、制御信号CTR1およびCTR2に基づいて、導通または非導通を行う。1つの実施形態において、制御信号CTR1およびCTR2は、互いに位相を異にしたクロック信号であるため、スイッチSW1およびスイッチSW2の導通状態は、逆で

50

ある。ここで、スイッチ  $SW1$  が制御信号  $CTR1$  に基づいて導通された時、つまり、スイッチ  $SW2$  が制御信号  $CTR2$  に基づいて導通されなかった時、スイッチユニット 330 の第 1 端子  $E1$  が第 2 端子  $E2$  に接続され、電圧  $VT1$  が電流供給ユニット 310 に供給されて、バイアス電圧信号として使用される。反対に、スイッチ  $SW2$  が制御信号  $CTR2$  に基づいて導通された時、つまり、スイッチ  $SW1$  が制御信号  $CTR1$  に基づいて導通されなかった時、スイッチユニット 330 の第 1 端子  $E1$  が第 3 端子  $E3$  に接続され、電圧  $VT1$  が電流供給ユニット 320 に供給されて、バイアス電圧信号として使用される。

#### 【0022】

電流供給ユニット 310 は、トランジスタ  $P1$  (例えば、 $P$  型トランジスタ) およびトランジスタ  $P2$  (例えば、 $P$  型トランジスタ) を含む。トランジスタ  $P1$  およびトランジスタ  $P2$  のそれぞれは、第 1 端子 (例えば、ソース端子)、第 2 端子 (例えば、ドレイン端子)、および制御端子 (例えば、ゲート端子) を有する。トランジスタ  $P1$  およびトランジスタ  $P2$  の第 1 端子は、共同で電源電圧  $VDD$  を受信する。トランジスタ  $P1$  の第 2 端子は、スイッチユニット 330 の第 2 端子  $E2$  に結合される。トランジスタ  $P1$  の制御端子は、トランジスタ  $P1$  の第 2 端子に結合される。トランジスタ  $P2$  の第 2 端子は、検出端子  $PD1$  に結合され、トランジスタ  $P2$  の制御端子は、トランジスタ  $P1$  の制御端子に結合される。

#### 【0023】

さらに、電圧  $VT1$  がスイッチユニット 330 の第 2 端子 (トランジスタ  $P1$  の第 2 端子) に供給され、バイアス電圧信号として使用された時、トランジスタ  $P1$  は、バイアス電圧信号、つまり、電圧  $VT$  に基づいて、電流  $ID1$  を生成する。同時に、トランジスタ  $P2$  は、トランジスタ  $P1$  によって生成された電流からミラー反射することによって、電流  $IC1$  を生成する。トランジスタ  $P2$  もまた、充電コンデンサ  $Cdet$  に電流  $IC1$  を供給して、充電コンデンサ  $Cdet$  を充電する。

#### 【0024】

一方、電流供給ユニット 320 は、トランジスタ  $N1$  (例えば、 $N$  型トランジスタ)、トランジスタ  $N2$  (例えば、 $N$  型トランジスタ)、トランジスタ  $P3$  (例えば、 $P$  型トランジスタ) およびトランジスタ  $P4$  (例えば、 $P$  型トランジスタ) を含む。トランジスタ  $N1$ 、 $N2$ 、 $P3$  および  $P4$  のそれぞれは、第 1 端子 (例えば、ソース端子)、第 2 端子 (例えば、ドレイン端子)、および制御端子 (例えば、ゲート端子) を有する。トランジスタ  $N1$  および  $N2$  の第 1 端子は、基準電圧  $GND$  (例えば、接地電圧) を受信する。トランジスタ  $N1$  の第 2 端子は、スイッチユニット 330 の第 3 端子  $E3$  に結合される。トランジスタ  $N1$  の制御端子は、トランジスタ  $N1$  の第 2 端子に結合される。トランジスタ  $N2$  の制御端子は、トランジスタ  $N1$  の制御端子に結合される。また、トランジスタ  $P3$  および  $P4$  の第 1 端子は、電源電圧  $VDD$  を受信する。トランジスタ  $P3$  の第 2 端子は、トランジスタ  $N2$  の第 2 端子に結合される。トランジスタ  $P3$  の制御端子は、トランジスタ  $P3$  の第 2 端子に結合される。トランジスタ  $P4$  の制御端子は、トランジスタ  $P3$  の制御端子に結合される。トランジスタ  $P4$  の第 2 端子は、検出端子  $PD1$  に結合される。

#### 【0025】

電圧  $VT1$  がスイッチユニット 330 の第 3 端子  $E3$  (トランジスタ  $N1$  の第 2 端子) に供給され、バイアス電圧信号として使用された時、トランジスタ  $N1$  は、バイアス電圧信号 (電圧  $VT1$ ) に基づいて、電流  $ID2$  を生成する。トランジスタ  $N2$  は、電流  $ID2$  をミラー反射することによって、電流  $IC3$  を生成する。トランジスタ  $P3$  と  $P4$  の間に形成された電流ミラーは、ミラー電流  $ID3$  によって電流  $IC2$  を生成し、電流  $IC2$  が充電コンデンサ  $Cdet$  に供給されて、充電コンデンサ  $Cdet$  を充電する。

#### 【0026】

タッチセンスコンデンサ  $CT$  とスイッチユニット 330 の第 1 端子  $E1$  の結合ノードにおける電圧  $VT1$  は、タッチセンスコンデンサ  $CT$  のタッチ状態により変化する。そのため、固定された時間周期において、検出端子  $PD1$  は、電流  $IC1$  および  $IC2$  が充電コ

10

20

30

40

50

ンデンサC d e tを充電するため、タッチセンスコンデンサC Tのタッチ状態によって変化する電圧値を有する。したがって、固定された時間周期後に検出端子P D 1の電圧値を検出することによって、タッチセンスコンデンサC Tのタッチ状態を得ることができる。

【0027】

また、1つの実施形態は、検出端子P D 1に結合されるアナログデジタルコンバータ(図示せず)を有してもよく、検出端子P D 1の電圧値は、タッチセンスコンデンサC Tのタッチ状態を判断することのできるデジタルデータに変換される。

【0028】

図4Aは、本発明のさらに別の実施形態に係るタッチセンサ回路400の概略図である。図4Aを参照すると、タッチセンサ回路400は、電流供給ユニット410および420と、スイッチユニット430と、タッチセンスコンデンサC Tと、充電コンデンサC d e tと、リセットスイッチS W Rと、制御信号生成器440とを含む。スイッチユニット430の第1端子は、タッチセンスコンデンサC Tの第1端子に結合され、電圧V T 1を受信する。また、タッチセンスコンデンサC Tの第2端子は、タッチ基準電圧V T 2を受信する。スイッチユニット430の第2端子E 2および第3端子E 3は、それぞれ電流供給ユニット410および420の第1端子に結合される。電流供給ユニット410および420の第2端子は、検出端子P D 1に結合される。充電コンデンサC d e tは、検出端子P D 1と基準電圧G N D(例えば、接地電圧)の間に直列に結合される。リセットスイッチS W Rは、検出端子P D 1と基準電圧G N Dの間に直列に結合される。リセットスイッチS W Rは、リセット制御信号R S T 1に基づいて、導通または非導通を行う。制御信号生成器440は、電流供給ユニット410、電流供給ユニット420およびスイッチユニット430に結合される。

【0029】

注意すべきこととして、前の実施形態と比較して、本実施形態は、電流供給ユニット410または電流供給ユニット420の電圧V T 1に対する比較結果を検出することのできる制御信号生成器440を含み、それに基づいて制御信号C T R 1およびC T R 2を生成した後、電流供給ユニット410または電流供給ユニット420に電圧V T 1を通すようスイッチユニット430を制御する。制御信号生成器440は、前の比較結果に基づいて、電流調整信号A D J 1またはA D J 2も生成する。電流供給ユニット410および420は、その後、電流調整信号A D J 1またはA D J 2に基づいて、それぞれ充電コンデンサC d e tを充電する。また、制御信号生成器440は、制御信号C T R 1またはC T R 2の正パルスまたは負パルスをカウントすることができる。制御信号C T R 1またはC T R 2の正パルスまたは負パルスのカウント数が予め設定されたしきい値に達した時、リセット制御信号R S T 1のイネーブル状態が生成され、リセットスイッチS W Rを導通して、検出端子P D 1をリセットする。

【0030】

詳しく説明すると、スイッチユニット430は、スイッチS W 1およびスイッチS W 2を含むことができる。スイッチS W 1は、スイッチユニット430の第1端子E 1と第2端子E 2の間に直列に結合される。スイッチS W 2は、スイッチユニット430の第1端子E 1と第3端子E 3の間に直列に結合される。スイッチS W 1およびS W 2は、制御信号C T R 1およびC T R 2に基づいて導通または非導通を行い、電流供給ユニット410および420に電圧V T 1を交互に通して、電流供給ユニット410および420のバイアス電圧信号として使用する。ここで、制御信号C T R 1およびC T R 2は、互いに位相を異にしたクロック信号である。

【0031】

電流供給ユニット410は、オペアンプ(operational amplifier)O P 1と、トランジスタP 1(例えば、P型トランジスタ)と、帰還抵抗(feedback resistor)R 1と、電流生成ユニット411とを含む。オペアンプO P 1の第1入力端子は、スイッチユニット430の第2端子E 2に結合される。オペアンプO P 1の第2入力端子は、しきい値電圧V Hを受信する。オペアンプO P 1の出力端子は、比較結果R T 1を生成する。トラン

10

20

30

40

50



ジスタ P 1 は、第 1 端子（例えば、ソース端子）、第 2 端子（例えば、ドレイン端子）、および第 3 端子（例えば、ゲート端子）を有する。トランジスタ P 1 の第 1 端子は、オペアンプ O P 1 の出力端子に結合される。トランジスタ P 1 の第 2 端子は、帰還抵抗 R 1 の第 1 端子に結合される。トランジスタ P 1 の制御端子は、制御信号生成器 4 4 0 に結合され、電流調整信号 A D J 1 を受信する。帰還抵抗 R 1 の第 2 端子は、オペアンプ O P 1 の第 1 入力端子に結合される。また、電流生成ユニット 4 1 1 は、制御信号生成器 4 4 0 に結合され、電流調整信号 A D J 1 を受信する。

【 0 0 3 2 】

さらに、電圧 V T 1 が電流供給ユニット 4 1 0 の第 1 端子、つまり、オペアンプ O P 1 の第 1 入力端子に供給され、電流供給ユニット 4 1 0 のバイアス電圧信号として使用された時、また、バイアス電圧信号の電圧 V T 1 がしきい値電圧 V H よりも小さい時、オペアンプ O P 1 は、比較結果 R T 1（例えば、電源電圧 V D D）を出力する。この時、制御信号生成器 4 4 0 は、比較結果 R T 1 の状態に基づいて、電流調整信号 A D J 1（例えば、基準電圧 G N D の電圧レベル）を生成するため、電流調整信号 A D J 1 に基づいて、トランジスタ P 1 が第 2 端子で電流 I D 1 を生成する。一方、電流生成ユニット 4 1 1 は、検出端子 P D 1 で充電電流 I C 1 を生成し、この時の電流調整信号 A D J 1 に基づいて、充電コンデンサ C d e t を充電する。

【 0 0 3 3 】

さらに、タッチセンスコンデンサ C T が充電され、その電圧がしきい値電圧 V H よりも大きい時、つまり、電圧 V T 1 がしきい値電圧 V H よりも大きい時、オペアンプ O P 1 が比較結果 R T 1（例えば、基準電圧 G N D の電圧レベル）を出力し、制御信号生成器 4 4 0 がその比較結果 R T 1 に基づいて電流調整信号 A D J 1（例えば、電源電圧 V D D の電圧レベル）を生成するため、電流生成器 4 1 1 が充電電流 I C 1 の生成を停止する。一方、制御信号生成器 4 4 0 は、また、比較結果 R T 1 に基づいて、制御信号 C T R 1 をディセーブルにしてスイッチ S W 1 を非導通にするとともに、制御信号 C T R 2 をイネーブルにしてスイッチ S W 2 を導通させる。

【 0 0 3 4 】

電流供給ユニット 4 2 0 は、オペアンプ O P 2 と、トランジスタ P 2（例えば、P 型トランジスタ）と、帰還抵抗 R 2 と、電流生成ユニット 4 2 1 とを含む。オペアンプ O P 2 の第 1 入力端子は、スイッチユニット 4 3 0 の第 3 端子 E 3 に結合される。オペアンプ O P 2 の第 2 入力端子は、しきい値電圧 V L を受信する。オペアンプ O P 2 の出力端子は、比較結果 R T 2 を生成する。トランジスタ P 2 は、第 1 端子（例えば、ソース端子）、第 2 端子（例えば、ドレイン端子）、および第 3 端子（例えば、ゲート端子）を有する。トランジスタ P 2 の第 1 端子は、帰還抵抗 R 2 の第 1 端子に結合される。トランジスタ P 1 の第 2 端子は、オペアンプ O P 2 の出力端子に結合される。トランジスタ P 2 の制御端子は、制御信号生成器 4 4 0 に結合され、電流調整信号 A D J 2 を受信する。帰還抵抗 R 2 の第 2 端子は、オペアンプ O P 2 の第 1 入力端子に結合される。また、電流生成ユニット 4 2 1 は、制御信号生成器 4 4 0 に結合され、電流調整信号 A D J 2 を受信する。

【 0 0 3 5 】

操作において、電圧 V T 1 が電流供給ユニット 4 2 0 の第 1 端子、つまり、オペアンプ O P 2 の第 1 入力端子に供給され、電流供給ユニット 4 2 0 のバイアス電圧信号として使用された時、また、バイアス電圧信号の電圧 V T 1 がしきい値電圧 V L よりも大きい時、オペアンプ O P 2 は、比較結果 R T 2（例えば、基準電圧 G N D）を出力する。この時、制御信号生成器 4 4 0 は、比較結果 R T 2 の状態に基づいて、電流調整信号 A D J 2（例えば、基準電圧 G N D の電圧レベル）を生成するため、その電流調整信号 A D J 2 に基づいて、トランジスタ P 2 が第 1 端子で電流 I D 2 を生成する。一方、電流生成ユニット 4 2 1 は、検出端子 P D 1 で充電電流 I C 2 を生成し、この時の電流調整信号 A D J 2 に基づいて、充電コンデンサ C d e t を充電する。

【 0 0 3 6 】

タッチセンスコンデンサ C T が充電され、その電圧がしきい値電圧 V L よりも小さい時

10

20

30

40

50

、つまり、電圧 $V_{T1}$ がしきい値電圧 $V_L$ よりも小さい時、オペアンプ $OP2$ が比較結果 $RT2$ （例えば、電源電圧 $V_{DD}$ の電圧レベル）を出力する。制御信号生成器 $440$ は、比較結果 $RT2$ に基づいて、電流調整信号 $ADJ2$ （例えば、電源電圧 $V_{DD}$ の電圧レベル）を生成するため、電流生成ユニット $421$ が充電電流 $IC2$ の生成を停止する。また、制御信号生成器 $440$ は、比較結果 $RT2$ に基づいて、制御信号 $CTR2$ をディセーブルにしてスイッチ $SW2$ を非導通にするとともに、制御信号 $CTR1$ をイネーブルにしてスイッチ $SW1$ を導通させる。

#### 【0037】

本実施形態において、タッチセンスコンデンサ $CT$ とスイッチユニット $430$ の第1端子 $E1$ の結合ノードにおける電圧 $V_{T1}$ は、タッチセンスコンデンサ $CT$ のタッチ状態により変化する。そのため、比較結果 $RT1$ および $RT2$ の変化時間もそれに従って異なるため、制御信号 $CTR1$ および $CTR2$ の周期もまた、タッチセンスコンデンサ $CT$ のタッチにより異なる。さらに、制御信号生成器 $440$ は、カウント数が予め設定されたしきい値と等しくなるまで、制御信号 $CTR1$ または $CTR2$ の正パルスまたは負パルスをカウントする。検出端子 $PD1$ に結合されたアナログデジタルコンバータ（図示せず）は、検出端子 $PD1$ の電圧値をデジタルデータに変換することができるため、タッチセンスコンデンサ $CT$ のタッチ状態を知ることができる。制御信号 $CTR1$ または $CTR2$ の周期はタッチセンスコンデンサ $CT$ がタッチされた時に変化するため、制御信号 $CTR1$ または $CTR2$ のパルスの固定されたカウント数において、充電コンデンサ $C_{det}$ の充電時間も異なる。そのため、タッチセンスコンデンサ $CT$ がタッチされたかどうかにより、検出端子 $PD1$ において検出された電圧が異なるため、タッチに対する検出機能を達成することができる。

#### 【0038】

注意すべきこととして、本実施形態において、しきい値電圧 $V_H$ は、しきい値電圧 $V_L$ よりも大きい。また、制御信号 $CTR1$ および $CTR2$ の周期は、しきい値電圧 $V_H$ およびしきい値電圧 $V_L$ を変えることによって変化するため、制御信号のパルスにおけるカウント数の循環範囲を調整することができる。

#### 【0039】

図4Bは、本発明のさらに別の実施形態に係る図4Aの電流生成ユニット $411$ および $421$ の概略図である。図4Bを参照すると、電流生成ユニット $411$ は、トランジスタ $P3$ （例えば、 $P$ 型トランジスタ）と、電流源 $A1$ とを含む。電流生成ユニット $421$ は、トランジスタ $P4$ （例えば、 $P$ 型トランジスタ）と、電流源 $A2$ とを含む。トランジスタ $P3$ および $P4$ のそれぞれは、第1端子（例えば、ソース端子）、第2端子（例えば、ドレイン端子）、および第3端子（例えば、ゲート端子）を有する。電流生成ユニット $411$ に関し、電流源 $A1$ は、電源電圧 $V_{DD}$ とトランジスタ $P3$ の第1端子の間に直列に結合される。トランジスタ $P3$ の第2端子は、検出端子 $PD1$ に結合され、トランジスタ $P3$ の制御端子は、電流調整信号 $ADJ1$ を受信する。電流生成ユニット $421$ に関し、電流源 $A2$ は、電源電圧 $V_{DD}$ とトランジスタ $P4$ の第1端子の間に直列に結合される。トランジスタ $P4$ の第2端子は、検出端子 $PD1$ に結合され、トランジスタ $P4$ の制御端子は、電流調整信号 $ADJ2$ を受信する。電流調整信号 $ADJ1$ が、例えば、基準電圧 $GND$ の電圧レベルにある時、トランジスタ $P3$ が充電電流 $IC1$ の電流経路を導通する。また、電流調整信号 $ADJ2$ が、例えば、基準電圧 $GND$ の電圧レベルにある時、トランジスタ $P4$ が充電電流 $IC2$ の電流経路を導通する。

#### 【0040】

また、1つの実施形態において、電流生成ユニット $411$ および $421$ は、電流源 $A1$ および $A2$ を含む必要はない。この時、制御信号生成器 $440$ は、バイアス電圧信号を生成して電流調整信号 $ADJ1$ または $ADJ2$ として使用するため、トランジスタ $P3$ または $P4$ がバイアス電圧信号に反応し、第2端子でそれぞれ充電電流 $IC1$ または $IC2$ を生成する。

#### 【0041】

10

20

30

40

50

図 5 は、本発明の 1 つの実施形態に係るタッチセンサ装置 5 0 0 の概略図である。図 5 を参照すると、タッチセンサ装置 5 0 0 は、複数のタッチセンサ回路 5 1 0 1、5 1 0 2、...、5 1 0 N を含む。タッチセンサ回路 5 1 0 1 を例に挙げると、タッチセンサ回路 5 1 0 1 は、電流供給ユニット 5 1 1 1 と、電流供給ユニット 5 1 3 1 と、スイッチユニット 5 1 5 1 と、タッチセンサコンデンサ C T 1 と、充電コンデンサ C d e t 1 と、リセットスイッチ S W R 1 とを含む。タッチセンサ回路 5 1 0 N を例に挙げると、タッチセンサ回路 5 1 0 N は、電流供給ユニット 5 1 1 N と、電流供給ユニット 5 1 3 N と、スイッチユニット 5 1 5 N と、タッチセンサコンデンサ C T N と、充電コンデンサ C d e t N と、リセットスイッチ S W R N とを含む。タッチセンサ回路 5 1 0 1 ~ 5 1 0 N は、それぞれ検出端子 P D 1 ~ P D N の電圧をプロセッサ 5 2 0 1 ~ 5 2 0 N に伝送するため、プロセ

10

#### 【 0 0 4 2 】

タッチセンサ回路 5 1 0 1 ~ 5 1 0 N の操作は、タッチセンサ回路の前の実施形態で説明した操作と同じである。また、操作の詳細は、前の実施形態において説明しているため、ここでは繰り返し説明しない。

#### 【 0 0 4 3 】

本発明は、タッチセンサ回路およびそのタッチセンサ回路で実現されるタッチセンサ装置を提供する。タッチセンサ回路のスイッチユニットは、第 2 端子および第 3 端子でバイアス電圧信号を交互に供給するため、この構造により、パルス源のコストを節約することができる。さらに、タッチセンサ回路の 2 つの電流供給ユニットは、フルタイムで充電コン

20

#### 【 0 0 4 4 】

以上のごとく、この発明を実施形態により開示したが、もとより、この発明を限定するためのものではなく、当業者であれば容易に理解できるように、この発明の技術思想の範囲内において、適当な変更ならびに修正が当然なされうるものであるから、その特許権保護の範囲は、特許請求の範囲および、それと均等な領域を基準として定めなければならない。

30

#### 【 産業上の利用可能性 】

#### 【 0 0 4 5 】

本発明及びそのタッチセンサ回路は、電子装置を操作する為の様々な応用におけるタッチパネルとして形成されることができる。

#### 【 符号の説明 】

#### 【 0 0 4 6 】

1 0 0 従来 of タッチセンサ回路  
2 0 0、3 0 0、4 0 0 タッチセンサ回路  
C T A センサコンデンサ  
S P サンプリング信号  
P L S パルス信号  
S W 1、S W 2 スイッチ  
1 1 0 パルス信号生成器  
1 2 0 アナログデジタルコンバータ ( A D C )  
G N D 接地電圧  
V T 1、V T 2 電圧  
E 1、E 2、E 3 端子  
V D D 電源電圧  
R S T リセット信号  
C 1 充電コンデンサ

40

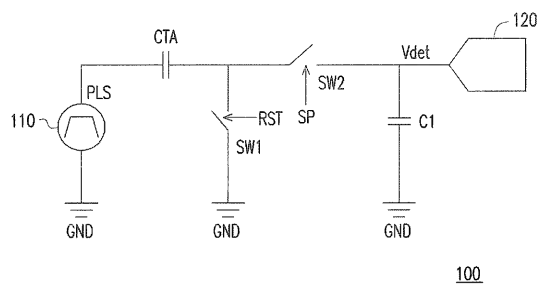
50

2 1 0、3 1 0、4 1 0、2 2 0、3 2 0、4 2 0 電流供給ユニット  
 2 3 0、3 3 0、4 3 0 スイッチユニット  
 3 4 0 制御論理ユニット  
 4 1 1、4 2 1 電流生成ユニット  
 4 4 0 制御信号生成器  
 C d e t 充電コンデンサ  
 C T タッチセンスコンデンサ  
 S W R リセットスイッチ  
 P D 1 検出端子  
 C T R , C T R 1 , C T R 2 制御信号  
 R S T 1 リセット制御信号  
 P 1 , P 2 , P 3 , P 4 , P 5 , P 6 トランジスタ  
 N 1 , N 2 トランジスタ  
 O P 1 , O P 2 オペアンプ  
 A D J 1 , A D J 2 電流調整信号  
 R 1 , R 2 帰還抵抗  
 I D 1 , I D 2 , I C 1 , I C 2 電流  
 R T 1 , R T 2 比較結果  
 V H , V L しきい値電圧  
 A 1 , A 2 電流源  
 5 0 0 タッチセンサ装置  
 5 1 0 1 ~ 5 1 0 N タッチセンサ回路  
 5 1 1 1 ~ 5 1 1 N、5 1 3 1 ~ 5 1 3 N 電流供給ユニット  
 5 1 5 1 ~ 5 1 5 N スイッチユニット  
 5 2 0 1 ~ 5 2 0 N アナログデジタルコンバータ ( A D C )

10

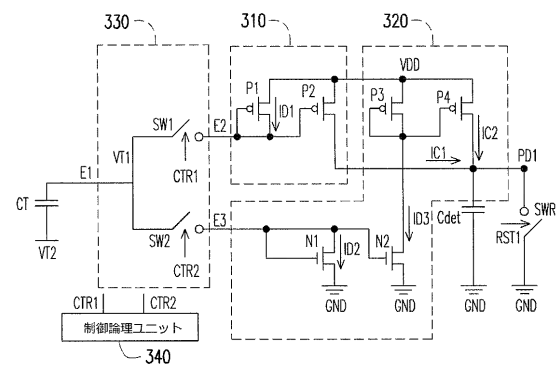
20

【図 1】

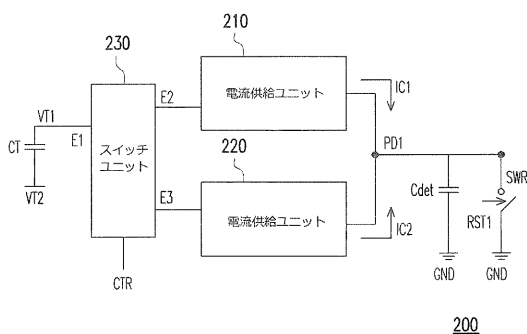


100

【図 3】

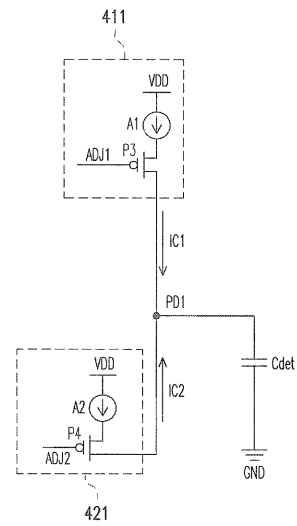


【図 2】

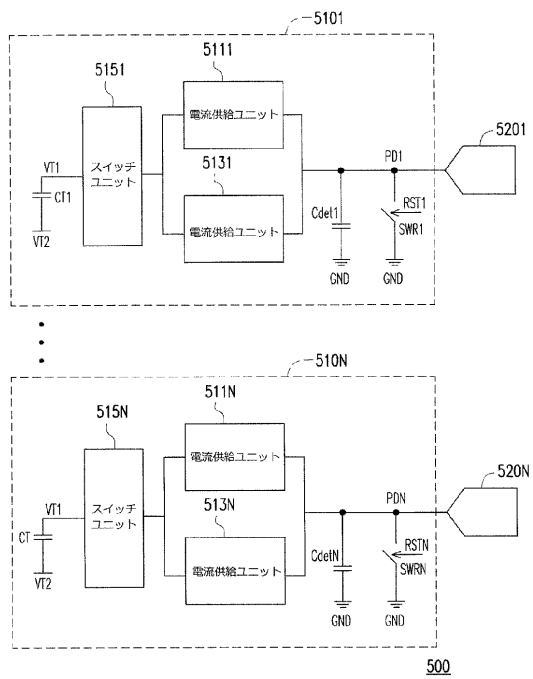


200

【 図 4 B 】



【 図 5 】



【外国語明細書】  
2014071885000001.pdf