

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 4 区分

【発行日】平成 17 年 11 月 4 日 (2005.11.4)

【公開番号】特開 2000-76885 (P2000-76885A)

【公開日】平成 12 年 3 月 14 日 (2000.3.14)

【出願番号】特願 平 10-257594

【国際特許分類第 7 版】

G 1 1 C 29/00

【 F I 】

G 1 1 C 29/00 6 0 3 F

【手続補正書】

【提出日】平成 17 年 8 月 11 日 (2005.8.11)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 1 6 0

【補正方法】変更

【補正の内容】

【 0 1 6 0 】

この時、ローカル・データ入出力線 LIO , LIO_{L} とメイン・データ入出力線 MIO , MIO_{L} との間に設けられている IO スイッチ 106 は、アクティブ状態 (H レベル) の IO スイッチ制御信号 $IOSW$ を与えられ、オン状態になっている。センスアンプ SA_j よりローカル・データ入出力線 LIO , LIO_{L} 上に出た読み出しビット・データ d_i , d_{iL} は、オン状態の IO スイッチ 106 およびメイン・データ入出力線 MIO , MIO_{L} を介してメインアンプ MA_i へ送られる。