

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第4700108号  
(P4700108)

(45) 発行日 平成23年6月15日 (2011.6.15)

(24) 登録日 平成23年3月11日 (2011.3.11)

(51) Int. Cl.	F I
HO4W 76/02 (2009.01)	HO4Q 7/00 581
HO4J 11/00 (2006.01)	HO4J 11/00 Z
HO4J 99/00 (2009.01)	HO4J 15/00
HO4W 28/06 (2009.01)	HO4Q 7/00 265

請求項の数 8 (全 17 頁)

(21) 出願番号	特願2008-537977 (P2008-537977)	(73) 特許権者	595020643
(86) (22) 出願日	平成18年10月27日 (2006.10.27)		クアアルコム・インコーポレイテッド
(65) 公表番号	特表2009-514378 (P2009-514378A)		QUALCOMM INCORPORATED
(43) 公表日	平成21年4月2日 (2009.4.2)		ED
(86) 国際出願番号	PCT/US2006/041942		アメリカ合衆国、カリフォルニア州 92
(87) 国際公開番号	W02007/050854		121-1714、サン・ディエゴ、モア
(87) 国際公開日	平成19年5月3日 (2007.5.3)		ハウス・ドライブ 5775
審査請求日	平成20年6月30日 (2008.6.30)	(74) 代理人	100110423
(31) 優先権主張番号	60/731, 126		弁理士 曾我 道治
(32) 優先日	平成17年10月27日 (2005.10.27)	(74) 代理人	100084010
(33) 優先権主張国	米国 (US)		弁理士 古川 秀利
		(74) 代理人	100094695
			弁理士 鈴木 憲七
		(74) 代理人	100111648
			弁理士 梶並 順

最終頁に続く

(54) 【発明の名称】 無線通信システムにおいて選択されているインタレースモードを割り当てる方法及び装置

## (57) 【特許請求の範囲】

## 【請求項 1】

選択されているインタレースモードを割り当てる方法であって、

8ビットのメッセージIDフィールド、

12ビットのPilotPNフィールド、

1ビットのSelectedInterlacesEnabledフィールド、

4ビットのNumAssignedInterlacesフィールド、及び

3ビットのInterlaceIDフィールド

を含むSelectedInterlaceAssignmentメッセージを生成することであって、

前記PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、

前記NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、

前記InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる、

生成することと、

OFDM通信リンクを介して前記SelectedInterlaceAssignmentメッセージを送信することと

を特徴とする、方法。

## 【請求項 2】

10

20

前記SelectedInterlacesAssignedフィールドが「0」にセットされている場合、前記NumAssignedInterlacesフィールドを1にセットすることを特徴とする、請求項1に記載の方法。

【請求項3】

記憶されている命令を含むコンピュータ可読媒体であって、

8ビットのメッセージIDフィールド、

12ビットのPilotPNフィールド、

1ビットのSelectedInterlacesEnabledフィールド、

4ビットのNumAssignedInterlacesフィールド、及び

3ビットのInterlaceIDフィールド

10

を含むSelectedInterlaceAssignmentメッセージを生成するための命令のセットであって、

前記PilotPNフィールドは、SelectedInterlaceAssignmentメッセージを送信するセクタのPilotPNにセットされ、

前記NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、

前記InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる、生成するための命令のセットと、

OFDM通信リンクを介して前記SelectedInterlaceAssignmentメッセージを送信するための命令のセットとを特徴とする、コンピュータ可読媒体。

20

【請求項4】

無線通信システムにおいて動作可能な装置であって、

8ビットのメッセージIDフィールド、

12ビットのPilotPNフィールド、

1ビットのSelectedInterlacesEnabledフィールド、

4ビットのNumAssignedInterlacesフィールド、及び

3ビットのInterlaceIDフィールド

を含むSelectedInterlaceAssignmentメッセージを生成する手段であって、

30

前記PilotPNフィールドは、SelectedInterlaceAssignmentメッセージを送信するセクタのPilotPNにセットされ、

前記NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、

前記InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる、生成する手段と、

OFDM通信リンクを介して前記SelectedInterlaceAssignmentメッセージを送信する手段と

を特徴とする、装置。

40

【請求項5】

前記SelectedInterlacesAssignedフィールドが「0」にセットされている場合、前記NumAssignedInterlacesフィールドを「1」にセットする手段を特徴とする、請求項4に記載の装置。

【請求項6】

無線通信システムにおいて情報を受信する方法であって、

8ビットのメッセージIDフィールド、

12ビットのPilotPNフィールド、

1ビットのSelectedInterlacesEnabledフィールド、

4ビットのNumAssignedInterlacesフィールド、及び

50

3ビットのInterlaceIDフィールド  
を受信することであって、

前記PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNとして解釈され、

前記NumAssignedInterlacesは、割り当てられるインタレースの数として解釈され、

前記InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される、  
受信することと、

前記SelectedInterlacesEnabledフィールドの値を判断することと、

前記SelectedInterlacesEnabledフィールドの値が「1」にセットされている場合、SelectedInterlaceモードで動作するか、又は前記SelectedInterlacesEnabledフィールドの値が「0」にセットされている場合、SelectedInterlaceモードで動作しないことと  
を特徴とする、方法。 10

【請求項7】

記憶されている命令を含むコンピュータ可読媒体であって、

8ビットのメッセージIDフィールド、

12ビットのPilotPNフィールド、

1ビットのSelectedInterlacesEnabledフィールド、

4ビットのNumAssignedInterlacesフィールド、及び

3ビットのInterlaceIDフィールド 20

を受信するための命令のセットであって、

前記PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNとして解釈され、

前記NumAssignedInterlacesフィールドは、割り当てられるインタレースの数として解釈され、

前記InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される、  
受信するための命令のセットと、

前記SelectedInterlacesEnabledフィールドの値を判断するための命令のセットと、

前記SelectedInterlacesEnabledフィールドの値が「1」にセットされている場合、SelectedInterlaceモードで動作するか、又は前記SelectedInterlacesEnabledフィールドの値が「0」にセットされている場合、SelectedInterlaceモードで動作しないための命令のセットと 30

を特徴とする、コンピュータ可読媒体。

【請求項8】

無線通信システムにおいて動作可能な装置であって、

8ビットのメッセージIDフィールド、

12ビットのPilotPNフィールド、

1ビットのSelectedInterlacesEnabledフィールド、

4ビットのNumAssignedInterlacesフィールド、及び 40

3ビットのInterlaceIDフィールド

を受信する手段であって、

前記PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNとして解釈され、

前記NumAssignedInterlacesフィールドは、割り当てられるインタレースの数として解釈され、

前記InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される、  
受信する手段と、

前記SelectedInterlacesEnabledフィールドの値を判断する手段と、 50

前記SelectedInterlacesEnabledフィールドの値が「1」にセットされている場合、SelectedInterlaceモードで動作するか、又は前記SelectedInterlacesEnabledフィールドの値が「0」にセットされている場合、SelectedInterlaceモードで動作しない手段とを特徴とする、装置。

【発明の詳細な説明】

【技術分野】

【0001】

[米国特許法第119条に基づく優先権の主張]

本特許出願は、2005年10月27日に出願され、本願の譲受人に譲渡された「METHODS AND APPARATUS FOR PROVIDING MOBILE BROADBAND WIRELESS LOWER MAC」と題する米  
10  
国仮特許出願第60/731126号明細書の優先権を主張し、これを明示的に参照により本明細書に援用する。

【0002】

[背景]

・分野

本開示は、包括的には無線通信に関し、特に、選択されているインタレースモードを割り当てる方法及び装置に関する。

【0003】

・背景

無線通信システムは広く普及した手段になっており、無線通信システムによって世界中  
20  
の大多数の人々が通信するようになってきている。無線通信装置は、消費者のニーズを満たし、可搬性及び利便性を向上させるために、より小型且つより強力になっている。携帯電話のような移動装置の処理能力の増大は、無線ネットワーク伝送システムに対する需要の増大に繋がっている。通常、このようなシステムは、そのシステムを介して通信するセルラ装置ほど容易には更新されない。移動装置の能力が拡大するにつれて、無線装置の新規の能力及び改良された能力の十分な利用を促進するように旧式の無線ネットワークシステムを維持することが難しくなる可能性がある。

【0004】

無線通信システムは、一般に、様々な手法を利用して、チャンネルの形で伝送リソースを生成する。これらのシステムは、符号分割多重(CDM)システム、周波数分割多重(FDM)システム、及び時分割多重(TDM)システムであり得る。FDMの一般的に利用される一変形は、システム帯域幅全体を複数の直交サブキャリアに効率的に分割する直交周波数分割多重(OFDM)である。これらのサブキャリアはトーン、ピン、あるいは周波数チャンネルとも呼ばれ得る。各サブキャリアを変調してデータをのせることができる。時分割ベースの技法では、各サブキャリアは連続するタイムスライス又はタイムスロットの部分を含むことができる。各ユーザには、規定のバースト期間又はフレーム中に情報を送受信するために、タイムスロットとサブキャリアとの組み合わせを1つ又は複数提供することができる。ホッピング方式は、一般的にはシンボルレートホッピング方式またはブロックホッピング方式である。

【0005】

符号分割ベースの技法は、通常、ある範囲内の任意の時間に利用可能ないくつかの周波数を介してデータを伝送する。一般に、データはデジタル化され、利用可能な帯域幅にわたって拡散し、複数のユーザをチャンネルに重ね、各ユーザに一意的シーケンスコードを割り当てることができる。これらのユーザは、同一の広帯域スペクトルチャックにおいて伝送ことができ、各ユーザの信号は、それぞれ固有の拡散コードによって帯域幅全体にわたって拡散する。この技法は共有を規定することができ、これによって1人又は複数のユーザが同時に送受信を行うことができる。このような共有はスペクトル拡散デジタル変調を通じて実現することができ、ユーザのビットストリームは符号化され、擬似ランダム的に非常に広いチャンネルにわたって拡散する。受信機は、関連する一意的シーケンスコードを認識し、ランダム化を取り消して、特定のユーザのビットをコヒーレントに収集する  
50

ように設計される。

【 0 0 0 6 】

一般的な無線通信ネットワーク（例えば、周波数分割技法、時分割技法、及び/又は符号分割技法を利用するもの）は、カバレッジ領域を提供する1つ又は複数の基地局と、そのカバレッジ領域内でデータを送受信することができる1つ又は複数の移動端末（例えば無線端末）とを含む。一般的な基地局は、ブロードキャストサービス、マルチキャストサービス、及び/又はユニキャストサービスに向けて複数のデータストリームを同時に伝送することができ、データストリームは、移動端末が独立して受信することを意図するデータのストリームであることができる。その基地局のカバレッジ領域内の移動端末は、基地局から送信される1つのデータストリーム、1つ以上のデータストリーム、又はすべてのデータストリームの受信に関心をもつことができる。同様に、移動端末は、データを基地局又は別の移動端末に送信することができる。これらのシステムでは、帯域幅及び他のシステムリソースが、スケジューラを利用して割り当てられる。

10

【 0 0 0 7 】

本明細書において開示する信号、信号フォーマット、信号交換、方法、プロセス、及び技法は、既知の手法よりも優れたいくつかの利点を提供する。これらには、例えば、シグナリングオーバーヘッドの低減、システムスループットの向上、シグナリング柔軟性の増大、情報処理の低減、伝送帯域幅の低減、ビット処理の低減、ロバスト性の増大、効率の向上、及び伝送パワーの低減が含まれる。

【 0 0 0 8 】

[ 概要 ]

以下に、1つ又は複数の実施形態の簡略化した概要を提示して、このような実施形態の基本的な理解を提供する。この概要は、意図されるすべての実施形態の広範囲に渡る全体像ではない。また、この概要は、すべての実施形態のキーとなる要素又は重要な要素を特定することを意図するものでもなければ、いずれかの又はすべての実施形態の範囲の限定を意図するものでもない。その唯一の目的は、1つ又は複数の実施形態のいくつかの概念を簡略化した形で、後述するより詳細な説明への前置きとして提示することである。

20

【 0 0 0 9 】

一実施形態によれば、無線通信システムにおいて選択されているインタレースモードを生成する方法であって、当該方法は、8ビットのメッセージID (Message ID) フィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含み、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる、生成することと、OFDM通信リンクを介してSelectedInterlaceAssignmentメッセージを送信することとを含む、方法が提供される。

30

【 0 0 1 0 】

さらに別の実施形態によれば、無線通信システムにおいて動作可能な装置であって、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含むSelectedInterlaceAssignmentメッセージを生成する手段であって、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる、生成する手段と、OFDM通信リンクを介してSelectedInterlaceAssignmentメッセージを送信する手段とを備える、装置が説明される。

40

【 0 0 1 1 】

50

さらに別の実施形態によれば、コンピュータ可読媒体であって、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含むSelectedInterlaceAssignmentメッセージを生成するための命令のセットであって、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる、生成するための命令のセットと、OFDM通信リンクを介してSelectedInterlaceAssignmentメッセージを送信するための命令のセットとを含む、コンピュータ可読媒体が説明される。

10

**【0012】**

さらに別の実施形態によれば、無線通信システムにおいて情報を受信する方法であって、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを受信することであって、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNとして解釈され、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数として解釈され、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される、受信することを含む、方法が提供される。また、当該方法は、SelectedInterlacesEnabledフィールドの値を判断することと、SelectedInterla

20

**【0013】**

さらに別の実施形態によれば、コンピュータ可読媒体であって、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを受信するための第1の命令のセットであって、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNとして解釈され、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数として解釈され、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される、第1の命令のセットと、SelectedInterlacesEnabledフィールドの値を判断するための第2の命令のセットと、SelectedInterlacesEnabledフィールドの値が「1」にセットされている場合、SelectedInterlaceモードで動作するか、又はSelectedInterlacesEnabledフィールドの値が「0」にセットされている場合、SelectedInterlaceモードで動作しないための第3の命令のセットとを含む、コンピュータ可読媒体が説明される。

30

**【0014】**

さらに別の実施形態によれば、無線通信システムにおいて動作可能な装置であって、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを受信する手段であって、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNとして解釈され、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数として解釈され、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される、受信する手段と、SelectedInterlacesEnabledフィールドの値を判断する手段と、SelectedInterlacesEnabledフィールドの値が「1」にセットされている場合、SelectedInterlaceモードで動作するか、又はSelectedInterlacesEnabledフィールドの値が「0」にセットされている場合、SelectedInterlaceモードで動作しない手段とを備える、装置が説明される。

40

50

## 【 0 0 1 5 】

上記の目的及び関連する目的の実現のために、本願の1つ又は複数の実施形態は、以下において完全に説明され、とくに特許請求の範囲において指摘される特徴を含む。以下の説明及び添付の図面は、本願の1つ又は複数の実施形態のうちの例示的な実施形態を詳細に説明する。しかし、これらの実施形態は、さまざまな実施形態の原理を利用することができる各種方法のうちの少数を示すにすぎず、説明する実施形態は、このような実施形態及びそれらの均等物をすべて包含することを意図する。

## 【 0 0 1 6 】

## [ 詳細な説明 ]

これより、図面を参照してさまざまな実施形態を説明する。図面において、同様の参照符号は全体を通じて同様の要素を指すために使用される。以下の記載では、1つ又は複数の実施形態の完全な理解を提供するために、説明を目的として、多くの特定の詳細が述べられる。しかしながら、このような特定の詳細なしでこのような実施形態（複数可）を実施することができることは明らかである。他の場合では、周知である構造及び装置は、1つ又は複数の実施形態の説明を容易にするためにブロック図の形で示される。

10

## 【 0 0 1 7 】

図1を参照すると、一実施形態による多重接続無線通信システムが示されている。多重接続無線通信システム100は複数のセルを含み、例えばセル102、104、及び106を含む。図1の実施形態では、各セル102、104、及び106は、複数のセクタを含むアクセスポイント150を含むことができる。複数のセクタは複数のアンテナ群によって形成される。アンテナ群のそれぞれは、セルの一部分においてアクセス端末との通信を担う。セル102では、アンテナ群112、114、及び116はそれぞれ異なるセクタに対応する。セル104では、アンテナ群118、120、及び122はそれぞれ異なるセクタに対応する。セル106では、アンテナ群124、126、及び128はそれぞれ異なるセクタに対応する。

20

## 【 0 0 1 8 】

各セルは、各アクセスポイントの1つ又は複数のセクタと通信するいくつかのアクセス端末を含む。例えば、アクセス端末130及び132は基地142と通信し、アクセス端末134及び136はアクセスポイント144と通信し、アクセス端末138及び140はアクセスポイント146と通信する。

30

## 【 0 0 1 9 】

コントローラ130はセル102、104、及び106のそれぞれに結合される。コントローラ130は、複数のネットワークへの1つまたは複数の接続を含むことができる。この複数のネットワークは、例えばインターネット、他のパケットベースのネットワーク、又は回線交換音声ネットワークであり、多重接続無線通信システム100のセルと通信するアクセス端末に情報を提供すると共に、アクセス端末から情報が提供されるものである。コントローラ130は、アクセス端末からの送信及びアクセス端末への送信をスケジューリングするスケジューラを含むか、又はこのようなスケジューラに結合される。他の実施形態では、スケジューラは、個々のセル内であってもよく、セルの各セクタ内であってもよく、又はこれらの組み合わせであってもよい。

40

## 【 0 0 2 0 】

本明細書において使用される場合、アクセスポイントは、端末との通信に使用される固定局とすることができる。アクセスポイントは、基地局、ノードB、又は他の何らかの用語で呼ばれる場合があり、またこれらの機能のうちのいくつか又はすべてを含んでもよい。アクセス端末は、ユーザ機器（UE）、無線通信装置、端末、移動局、又は他の何らかの用語で呼ばれる場合があり、またこれらの機能のいくつか又はすべてを含んでもよい。

## 【 0 0 2 1 】

図1は物理的なセクタ、すなわち、異なるセクタについて異なるアンテナ群を有するセクタを示すが、他の手法を利用してよいことに留意されたい。例えば、周波数空間においてセルの異なる領域をそれぞれカバーする複数の固定「ビーム」を利用することを、物

50

理的なセクタに代えて、又はこれと組み合わせて利用してもよい。このような手法は、「Adaptive Sectorization in Cellular System」と題する同時係属中の米国特許出願第 1 / 2 6 0 8 9 5 号明細書に図示され開示されている。

【 0 0 2 2 】

図 2 を参照すると、MIMO システム 2 0 0 内の送信機システム 2 1 0 及び受信機システム 2 5 0 の一実施形態のブロック図が示されている。送信機システム 2 1 0 において、データソース 2 1 2 から送信 (TX) データプロセッサ 2 1 4 へ、多数のデータストリームに対するトラフィックデータが提供される。一実施形態では、各データストリームは、それぞれの送信アンテナを経由して送信される。TX データプロセッサ 2 1 4 は、各データストリームに対して選択された特定の符号化スキームに基づいて、データストリームに対するトラフィックデータをフォーマットし、符号化し、インターリーブして、符号化されたデータを提供する。

10

【 0 0 2 3 】

各データストリームに対して符号化されたデータは、OFDM 又は他の直交化技法若しくは非直交化技法を使用して、パイロットデータと多重化することができる。パイロットデータは通常、既知の方法で処理される既知のデータパターンであり、チャネル応答を推定するために受信機システムにおいて使用することができる。各データストリームに対して多重化されたパイロットデータ及び符号化されたデータは、その後、そのデータストリームに対して選択された 1 つ又は複数の特定の 변調スキーム (例えば、BPSK, QSPK, M-PSK, 又は M-QAM) に基づいて 변調されて (すなわち、シンボルマッピングされて)、変調シンボルを提供する。各データストリームに対するデータレート、符号化、及び変調は、プロセッサ 2 3 0 によって提供され実施される命令によってすることができる。

20

【 0 0 2 4 】

その後、全てのデータストリームに対する変調シンボルが、TX プロセッサ 2 2 0 に提供される。TX プロセッサ 2 2 0 は、(例えば、OFDM に対して) 変調シンボルをさらに処理することができる。TX プロセッサ 2 2 0 は、その後、 $N_T$  個の変調シンボルストリームを  $N_T$  個の送信機 (TMR) 2 2 2 a ~ 2 2 2 t に提供する。各送信機 2 2 2 は、それぞれ 1 つのシンボルストリームを受信し、処理して、1 つ又は複数のアナログ信号を提供し、アナログ信号をさらに調整して (例えば、増幅、フィルタリング、及びアップコンバート)、MIMO チャネル経由の送信に適した変調信号を提供する。送信機 2 2 2 a ~ 2 2 2 t からの  $N_T$  個の変調信号は、その後、それぞれ  $N_T$  個のアンテナ 2 2 4 a ~ 2 2 4 t から送信される。

30

【 0 0 2 5 】

受信機システム 2 5 0 において、送信された変調信号は、 $N_R$  個のアンテナ 2 5 2 a ~ 2 5 2 r によって受信され、各アンテナ 2 5 2 から受信された信号は、それぞれの受信機 (RCVR) 2 5 4 に提供される。各受信機 2 5 4 は、それぞれの受信された信号を調整し (例えば、フィルタリング、増幅、及びダウンコンバート)、調整された信号をデジタル化してサンプルを提供し、サンプルをさらに処理して、対応する「受信された」シンボルストリームを提供する。

40

【 0 0 2 6 】

RX データプロセッサ 2 6 0 は、その後、特定の受信機処理技術に基づいて  $N_R$  個の受信機 2 5 4 からの  $N_R$  個の受信されたシンボルストリームを受信し、処理して、 $N_T$  個の「検出された」シンボルストリームを提供する。RX データプロセッサ 2 6 0 による処理は、以下にさらに詳細に述べられる。検出されたシンボルストリームのそれぞれは、対応するデータストリームに対して送信された変調シンボルの推定値であるシンボルを含む。RX データプロセッサ 2 6 0 は、その後、検出されたシンボルストリームのそれぞれを復調し、デインターリーブし、復号して、そのデータストリームに対するトラフィックデータを回復する。RX データプロセッサ 2 1 8 による処理は、送信機システム 2 1 0 において TX プロセッサ 2 2 0 及び TX データプロセッサ 2 1 4 によって実施されたものに対して

50



補完的である。

【 0 0 2 7 】

R X データプロセッサ 2 6 0 は、同時に復調することができるサブキャリア数が、例えば 5 1 2 個のサブキャリア又は 5 M H z に制限される場合があり、このような受信機は単一のキャリア上でスケジューリングされるべきである。この制限は、F F T 範囲(FFT range)の関数であり得る。F F T 範囲は、例えば、プロセッサ 2 6 0 が動作することができるサンプルレート、F F T に利用可能なメモリ、又は復調に利用可能な他の機能の関数であり得る。さらに、利用されるサブキャリアの数が多いほど、アクセス端末の費用は大きくなる。

【 0 0 2 8 】

R X プロセッサ 2 6 0 によって生成されるチャンネル応答推定値を、受信機における空間処理、空間/時間処理の実施、電力レベルの調整、変調レート若しくは変調スキームの変更、又は他の動作のために使用することができる。R X プロセッサ 2 6 0 は、検出されたシンボルストリームの信号対雑音・干渉比(SNR)、及び場合によっては他のチャンネル特性をさらに推定することができる。これらの量をプロセッサ 2 7 0 に提供することができる。R X データプロセッサ 2 6 0 又はプロセッサ 2 7 0 は、システムに対する「オペレーティング」SNRの推定値をさらに導出することができる。プロセッサ 2 7 0 は、その後、チャンネル状態情報(CSI)を提供する。チャンネル状態情報は、通信リンク及び/又は受信されたデータストリームに関する様々なタイプの情報を含むことができる。例えば、CSIは、オペレーティングSNRのみを含む場合がある。他の実施形態では、CSIは、チャンネル品質指標(CQI)を含んでもよく、これは、1つ又は複数のチャンネル状況を示す数値とすることができる。CSIは、その後、TXデータプロセッサ 2 7 8 によって処理され、変調器 2 8 0 によって変調され、送信機 2 5 4 a ~ 2 5 4 r によって調整され、そして、送信機システム 2 1 0 へ返信される。

【 0 0 2 9 】

送信機システム 2 1 0 において、受信機システム 2 5 0 からの変調信号は、アンテナ 2 2 4 によって受信され、受信機 2 2 2 によって調整され、復調器 2 4 0 によって復調され、そしてR X データプロセッサ 2 4 2 によって処理されて、受信機システムによって報告されたCSIを回復する。報告されたCSIは、その後、プロセッサ 2 3 0 に提供され、そして、(1)データストリームに対して使用されるべきデータレート、符号化スキーム、及び変調スキームを決定するために、及び、(2)TXデータプロセッサ 2 1 4 及びTXプロセッサ 2 2 0 に対する様々な制御を生成するために使用される。代替的に、プロセッサ 2 7 0 は、CSIを利用して、送信用の変調スキーム及び/又は符号化レートを他の情報と共に決定することができる。次に、これを送信機に提供することができ、送信機は、受信機への後の送信を提供するために、この情報(量子化されてもよい)を使用する。

【 0 0 3 0 】

プロセッサ 2 3 0 及び 2 7 0 は、それぞれ送信機システム及び受信機システムにおけるオペレーションを指示する。メモリ 2 3 2 及び 2 7 2 は、それぞれプロセッサ 2 3 0 及び 2 7 0 によって使用されるプログラムコード及びデータに対するストレージを提供する。

【 0 0 3 1 】

受信機において、様々な処理技法を使用して $N_R$ 個の受信された信号を処理し、 $N_T$ 個の送信されたシンボルストリームを検出することができる。これらの受信機処理技法は、2つの主なカテゴリー、すなわち(i)空間的及び空間-時間受信機処理技法(これは、イコライゼーション技法(equalization techniques)とも呼ばれる)、及び(ii)「連続的なヌリング/イコライゼーション及び干渉除去(successive nulling/equalization and interference cancellation)」受信機処理技法(これは、「連続的な干渉除去」又は「連続的な除去」受信機処理技法とも呼ばれる)にグループ化される場合がある。

【 0 0 3 2 】

図 2 は M I M O システムを説明するが、同じシステムを、複数の送信アンテナ(例えば基地局の複数の送信アンテナ)が単一のアンテナ装置(例えば移動局)に1つ又は複数の

10

20

30

40

50

シンボルストリームを送信する、多入力単出力システムに適用することも可能である。また、単出力単入力アンテナシステムを、図2に関連して説明した様式と同じ様式で利用することが可能である。

【0033】

本明細書で説明される送信技法は、様々な手段によって実施することができる。例えば、これらの技法は、ハードウェア、ファームウェア、ソフトウェア、又はこれらの組み合わせで実施することができる。ハードウェア実施に関して、送信機における処理ユニットは、1つ又は複数の、特定用途向け集積回路(AASIC)、デジタル信号プロセッサ(DSP)、デジタル信号処理装置(DSPD)、プログラマブルロジックデバイス(PLD)、フィールドプログラマブルゲートアレイ(FPGA)、プロセッサ、コントローラ、マイクロコントローラ、マイクロプロセッサ、電子機器、本明細書で説明した機能を実行するために設計された他の電子ユニット、又はこれらの組み合わせ内に実装することができる。受信機における処理ユニットもまた、1つ又は複数のAASIC、DSP、プロセッサ等の中に実装することができる。

10

【0034】

ソフトウェア実施に関して、送信技法は、本明細書で説明された機能を実施するモジュール(例えば、プロシージャ、関数等)を使用して実施することができる。ソフトウェアコードは、メモリ(例えば、図2のメモリ230、272x又は270y)内に記憶することができる。プロセッサ(例えば、プロセッサ232、270x又は270y)によって実行することができる。メモリは、プロセッサ内に、若しくはプロセッサの外部に実装することができる。

20

【0035】

本明細書において、チャンネルの概念は、アクセスポイント又はアクセス端末によって送信することができる情報又は伝送タイプを指すことに留意されたい。サブキャリア、時間期間、又はこのような伝送専用の他のリソースの、固定の又はあらかじめ定められたブロックは、必要ではないし利用もされない。

【0036】

図3A及び図3Bを参照すると、多重接続無線通信システムのスーパーフレーム構造の実施形態が示されている。図3Aは、周波数分割複信(FDD)多重接続無線通信システムのスーパーフレーム構造の実施形態を示し、図3Bは、時分割複信(TDD)多重接続無線通信システムのスーパーフレーム構造の実施形態を示す。スーパーフレームプリアンブルは、各キャリアで別個に送信してもよく、又はそのセクタのすべてのキャリアに跨ってもよい。

30

【0037】

図3A及び図3Bの両方において、順方向リンク送信はスーパーフレーム単位に分けられる。スーパーフレームは、スーパーフレームプリアンブルと、その後続く複数の連続するフレームとからなってもよい。FDDシステムでは、逆方向リンクの伝送と順方向リンクの伝送とが異なる周波数帯域幅を占めることができるため、リンク上の伝送はいかなる周波数サブキャリア上でもオーバーラップしないか、又は大部分でオーバーラップしない。TDDシステムでは、N個の順方向リンクフレーム及びM個の逆方向リンクフレームが、逆のタイプのフレームの伝送が可能になる前にいくつかの連続する順方向リンクフレーム及び逆方向リンクフレームを継続して送信することができるかを規定する。N及びMの数は、1つのスーパーフレーム内で、又はスーパーフレーム間で異なり得ることに留意されたい。

40

【0038】

FDD及びTDDの両システムにおいて、各スーパーフレームはスーパーフレームプリアンブルを含み得る。特定の実施形態では、スーパーフレームプリアンブルは、アクセス端末がチャンネル推定に使用することができるパイロットを含むパイロットチャンネルと、アクセス端末が順方向リンクフレームに含まれている情報を復調するために利用することができる構成情報を含むブロードキャストチャンネルとを含む。タイミングや、アクセス端末

50

がキャリアの1つで通信するのに十分な他の情報を、スーパーフレームプリアンブルに含めることができ、また、基本電力制御やオフセット情報等もスーパーフレームプリアンブルに含めることができる。他の場合では、上記及び/又は他の情報のいくつかのみがこのスーパーフレームプリアンブルに含められてもよい。

【0039】

図3A及び図3Bに示すように、スーパーフレームプリアンブルの後にはフレームシーケンスが続く。各フレームは、同じ数又は異なる数のOFDMシンボルから成ってもよく、この数が、或る規定の期間にわたる送信に同時に利用できるサブキャリアの数となってもよい。さらに、各フレームは、ある順方向リンク又は逆方向リンク上で1ユーザに対して1つ又は複数の連続しないOFDMシンボルが割り当てられるシンボルレートホッピングモードに従って、又は、1つのOFDMシンボルブロック内で複数のユーザがホッピングするブロックホッピングモードに従って、動作することができる。実際のブロック又はOFDMシンボルは、フレーム間でホッピングしてもしなくてもよい。

【0040】

図4は、一実施形態によるアクセス端末(例えば、図2の送信機システム250)402とアクセスポイント(例えば、図2の送信機システム210)404との間の通信を示す。通信リンク406を使用し、所定のタイミング、システム状況、又は他の判断基準に基づいて、アクセスポイント404は、SelectedInterlaceAssignmentメッセージをアクセス端末402に送信する。通信リンク406は、通信プロトコル/規格を使用して実装することができ、たとえばWiMAX(World Interoperability for Microwave Access)、IrDA(Infrared Data Association)等の赤外線プロトコル、短距離無線プロトコル/テクノロジー、ブルートゥース(登録商標)技術、ジグビー(ZigBee)(登録商標)プロトコル、超広帯域(UWB)プロトコル、HomeRF(home radio frequency)、共有無線アクセスプロトコル(SWAP)、WECA(wireless Ethernet(登録商標) compatibility alliance)等の広帯域技術、Wi-Fiアライアンス(wireless fidelity alliance)、802.11ネットワーク技術、公衆交換電話網技術、インターネット等の公衆異種通信ネットワーク技術、私設無線通信ネットワーク、陸上移動無線ネットワーク、符号分割多重接続(CDMA)、広帯域符号分割多重接続(WCDMA)、汎用移動通信システム(UMTS)、高度移動電話サービス(AMPS)、時分割多重接続(TDMA)、周波数分割多重接続(FDMA)、直交周波数分割多重(OFDM)、直交周波数分割多重接続(OFDMA)、直交周波数分割多重接続FLASH(OFDMA-FLASH)、GSM(global system for mobile communications)、シングルキャリア(1X)無線伝送技術(RTT)、EV-DO(evolution data only)技術、汎用パケット無線サービス(GPRS)、EDGE(enhanced data GSM environment)、高速ダウンリンクデータパケットアクセス(HSPDA)、アナログ衛星システム及びデジタル衛星システム、並びに他の任意の技術/プロトコル(無線通信ネットワーク及びデータ通信ネットワークのうちの少なくとも一方で使用することができるもの)等を使用して実装することができる。

【0041】

アクセス端末402は、通信リンク406を使用してSelectedInterlaceAssignmentメッセージを受信するように構成され、アクセスポイント404は通信リンク406を使用してSelectedInterlaceAssignmentメッセージを送信するように構成される。SelectedInterlaceAssignmentメッセージは、8ビットのメッセージID(Message ID)フィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、3ビットのInterlaceIDフィールド、及び可変ビットの予備(Reserved)フィールドを含む。PilotPNは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、NumAssignedInterlacesは、割り当てられるインタレースの数にセットされ、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末402に割り当てられるインタレースにセットされ、予備フィールドの長さは、メッセージ全体がオクテット整列する長さである。SelectedInterl

10

20

30

40

50

acesEnabledフィールドが「1」にセットされている場合、アクセス端末402はSelectedInterlaceモードで動作する。SelectedInterlacesEnabledフィールドが「0」にセットされている場合、アクセス端末402はSelectedInterlaceモードで動作しない。SelectedInterlace Assignedフィールドが「0」にセットされている場合、NumAssignedInterlacesフィールドは「0」にセットされる。

#### 【0042】

アクセスポイント404は、SelectedInterlaceAssignmentメッセージの値をセットし、かつ更新することによりSelectedInterlaceAssignmentを生成する。ここで、PilotPNは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、NumAssignedInterlacesは、割り当てられるインタレースの数にセットされ、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末402に割り当てられるインタレースにセットされ、予備フィールドの長さは、メッセージ全体がオクテット整列する長さである。アクセスポイント404はSelectedInterlacesEnabledフィールドの値もセットし、アクセスポイント404は、SelectedInterlaceAssignedフィールドが「0」にセットされている場合、NumAssignedフィールドを「0」にセットする。一実施形態では、SelectedInterlaceAssignmentメッセージをデータパケットに組み込むことができる。別の実施形態では、SelectedInterlaceAssignmentメッセージはデータパケットに組み込まなくてもよい。

#### 【0043】

アクセス端末402は、通信リンク406上でデータパケットを受信するように構成され、それらのデータパケットの1つはSelectedInterlaceAssignmentメッセージを含むことができる。SelectedInterlaceAssignmentメッセージを順方向リンクから抽出するために、様々な方法を使用してもよい。例えば、アクセス端末402がデータパケット412を順方向リンクのチャネルの1つから抽出すると、アクセス端末402は、そのデータパケット412のヘッダ情報を調べて、そのデータパケット412がSelectedInterlaceAssignmentメッセージを含むか否かを判断することができる。含む場合、アクセスポイント404は、指定される8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを抽出し、それらの値をメモリ(図2のメモリ272等)に記憶する。SelectedInterlace Enabledフィールドが「1」である場合、アクセス端末402はSelectedInterlaceモードで動作するのに対して、SelectedInterlacesEnabledフィールドが「0」にセットされている場合、アクセス端末はSelectedInterlaceモードで動作しない。

#### 【0044】

図5Aは、SelectedInterlace Assignmentメッセージを送信するプロセス500の流れ図を示す。アクセスポイント(図4のアクセスポイント404等)は、情報を1つ又は複数のアクセス端末(図4のアクセス端末402等)に送信する。502において、SelectedInterlaceAssignmentメッセージが生成される。生成されたSelectedInterlaceAssignmentメッセージは、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含む。ここで、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる。504において、生成されたSelectedInterlaceAssignmentメッセージがOFDM通信リンクを介して送信される。

#### 【0045】

図5Bは、SelectedInterlaceAssignmentメッセージを送信するプロセッサ550を示す。参照されるプロセッサは電子装置とすることができ、ブロックを受信するように構成される1つ又は複数のプロセッサを含むことができる。プロセッサ552は、8ビットの

10

20

30

40

50

メッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含むSelectedInterlaceAssignmentメッセージを生成するように構成される。ここで、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる。554において、プロセッサは、生成されたSelectedInterlaceAssignmentメッセージをOFDM通信リンクを介して送信するように構成される。

【0046】

別の実施形態では、装置が、送信するために、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含むSelectedInterlaceAssignmentメッセージを生成する手段を備える。ここで、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNにセットされ、NumAssignedInterlacesフィールドは、割り当てられるインタレースの数にセットされ、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースにセットされる。装置は、OFDM通信リンク(図4のOFDM通信リンク406等)を介してSelectedInterlaceAssignmentメッセージを送信する手段をさらに備える。

【0047】

図6Aは、SelectedInterlaceAssignmentメッセージを受信するプロセス600の流れ図を示す。アクセス端末(図4のアクセス端末402等)は、1つ又は複数のアクセスポイント(図4のアクセスポイント404等)から受信した情報を処理する。602において、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含むSelectedInterlaceAssignmentメッセージが受信される。ここで、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNとして解釈され、NumAssignedInterlacesは、割り当てられるインタレースの数として解釈され、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される。604において、SelectedInterlacesEnabledフィールドの値が判断される。SelectedInterlacesEnabledフィールドの値が「1」である場合、608において、アクセス端末402はSelectedInterlaceモードで動作し、その値が「0」である場合、606において、アクセス端末402はSelectedInterlaceモードで動作しない。図面に示される離散的なプロセッサ652及び654の機能は、組み合わせて単一のプロセッサ656にすることができる。メモリ658もプロセッサ656に結合される。

【0048】

図6Bは、SelectedInterlaceAssignmentメッセージを受信するプロセッサ650を示す。参照されるプロセッサは電子装置とすることができ、ブロックを受信するように構成される1つ又は複数のプロセッサを含むことができる。プロセッサ652は、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含むSelectedInterlaceAssignmentメッセージを受信するように構成される。ここで、PilotPNフィールドは、SelectedInterlace Assignmentメッセージを送信するセクタのPilotPNとして解釈され、NumAssignedInterlacesは、割り当てられるインタレースの数として解釈され、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される。プロセッサ654は、SelectedInterlacesEnabledフィールドの値を判断するように構成される。SelectedInterlacesEnabledフィールドの値が「1」である場合、プロセッサ658はSelectedIn

10

20

30

40

50

terlaceモードで動作するように構成され、その値が「0」である場合、プロセッサ656はSelectedInterlaceモードで動作しないように構成される。図面に示される離散的なプロセッサ652～658の機能は、組み合わせて単一のプロセッサ670にすることができる。メモリ672もプロセッサ670に結合される。

【0049】

別の実施形態では、装置は、8ビットのメッセージIDフィールド、12ビットのPilotPNフィールド、1ビットのSelectedInterlacesEnabledフィールド、4ビットのNumAssignedInterlacesフィールド、及び3ビットのInterlaceIDフィールドを含むSelectedInterlaceAssignmentメッセージを受信する手段を備える。ここで、PilotPNフィールドは、SelectedInterlaceAssignmentメッセージを送信するセクタのPilotPNとして解釈され、NumAssignedInterlacesは、割り当てられるインタレースの数として解釈され、InterlaceIDフィールドは、SelectedInterlace動作に関してアクセス端末に割り当てられるインタレースとして解釈される。装置は、SelectedInterlacesEnabledフィールドの値を判断する手段をさらに備える。装置は、SelectedInterlaceモードで動作する手段及びSelectedInterlaceモードで動作しない手段も備える。本明細書において説明した手段は、1つ又は複数のプロセッサを含むことができる。

【0050】

さらに、実施形態は、ハードウェア、ソフトウェア、ファームウェア、ミドルウェア、マイクロコード、又はこれらの任意の組み合わせで実施することができる。ソフトウェア、ファームウェア、ミドルウェア、又はマイクロコードに実装される場合、必要なタスクを実行するプログラムコード又はコードセグメントは、図示していない別個のストレージ（複数可）等の機械可読媒体に記憶してもよい。必要なタスクはプロセッサが実行することができる。コードセグメントは、プロシージャ、関数、サブプログラム、プログラム、ルーチン、サブルーチン、モジュール、ソフトウェアパッケージ、又はクラスを表してもよく、命令、データ構造、又はプログラムステートメントの任意の組み合わせを表してもよい。コードセグメントは、情報、データ、引数、パラメータ、又はメモリ内容を渡し、且つ/又は受け取ることによって、別のコードセグメント又はハードウェア回路に結合することができる。情報、引数、パラメータ、データ等は、メモリ共有、メッセージ受け渡し、トークンパッシング、ネットワーク伝送等を含む任意の適した手段を介して受け渡し、転送し、又は伝送することができる。

【0051】

当業者には、これらの実施形態に対する様々な変更が容易に明白となる。また、本明細書で規定された一般的な原理は他の実施形態にも適用することができる。それゆえ、本明細書は、本明細書に示された実施形態に限定されることを意図したものではなく、本明細書に開示された原理及び新規な特徴と整合する最も広い範囲に適用されるものである。

【図面の簡単な説明】

【0052】

【図1】多重接続無線通信システムの実施形態を示す図である。

【図2】多重接続無線通信システム内の送信機及び受信機の実施形態を示す図である。

【図3A】多重接続無線通信システムのスーパーフレーム構造の実施形態を示す図である。

【図3B】多重接続無線通信システムのスーパーフレーム構造の実施形態を示す図である。

【図4】アクセス端末とアクセスポイントとの間の通信の実施形態を示す図である。

【図5A】アクセスポイントが使用するプロセスの流れ図である。

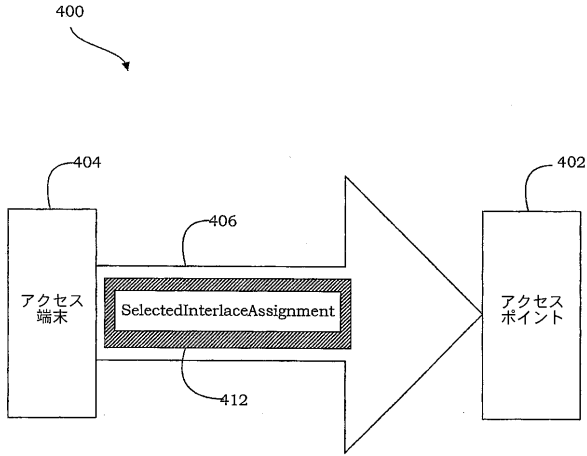
【図5B】SelectedInterlaceAssignmentメッセージを送信するプロセス用の1つ又は複数のプロセッサを示す図である。

【図6A】アクセス端末が使用するプロセスの流れ図である。

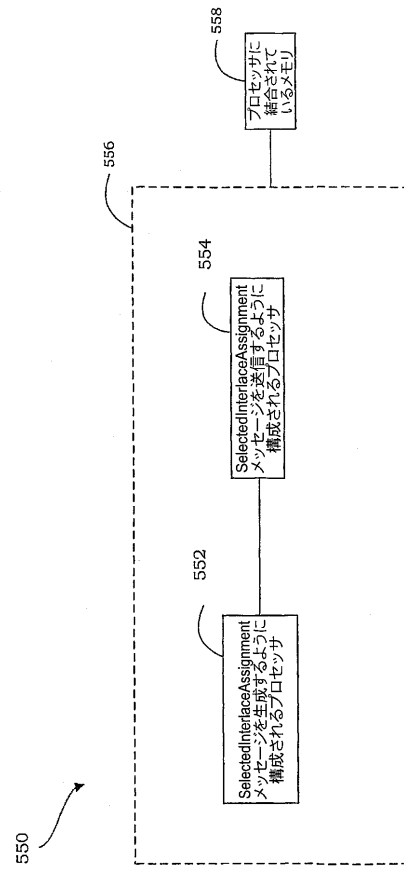
【図6B】SelectedInterlaceAssignmentメッセージを受信するプロセス用の1つ又は複数のプロセッサを示す図である。



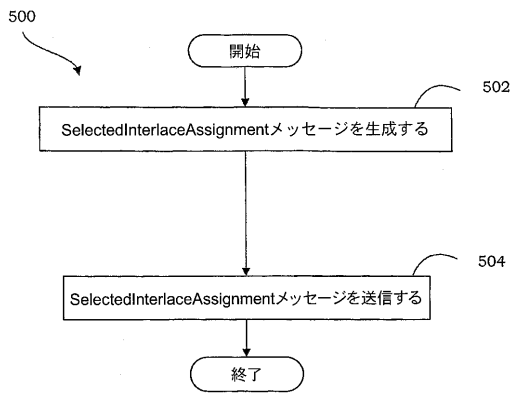
【図4】



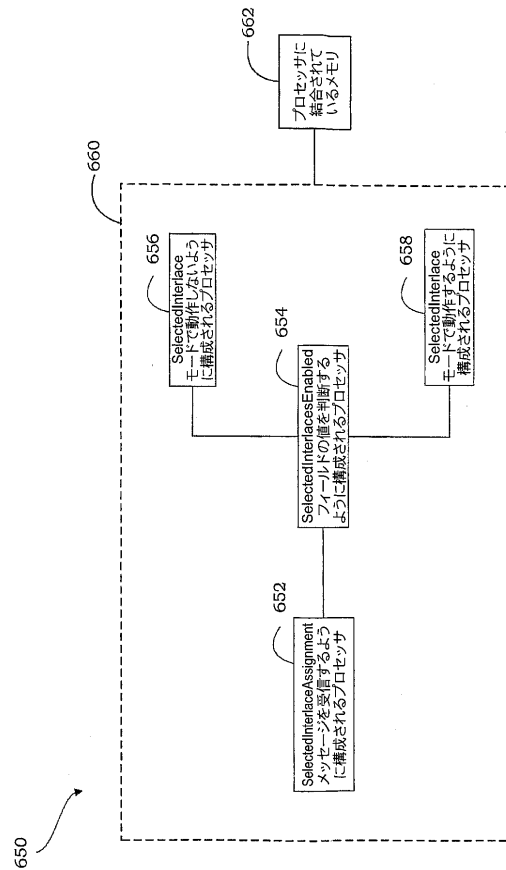
【図5B】



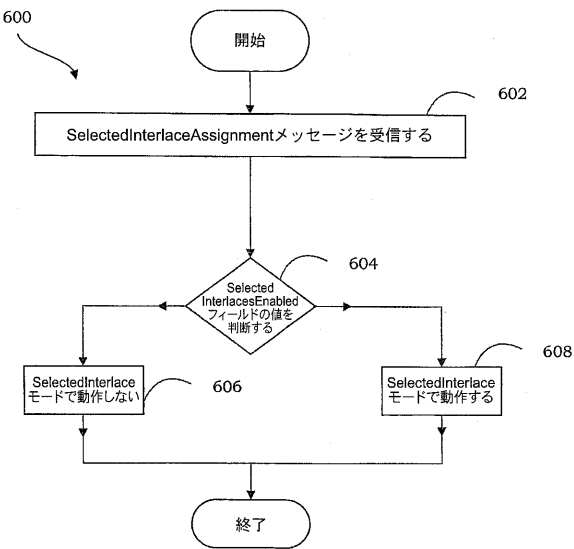
【図5A】



【図6B】



【図6A】





## フロントページの続き

(74)代理人 100147500

弁理士 田口 雅啓

(72)発明者 ブラカシュ、ラジャト

アメリカ合衆国、カリフォルニア州、サン・ディエゴ、コスタ・ヴェルデ・ブルヴァード 87  
30、アパートメント 2439

(72)発明者 カンデーカル、アーモド

アメリカ合衆国、カリフォルニア州、サン・ディエゴ、リージェンツ・ロード 8465、ナンバ  
ー 339

(72)発明者 ゴロコフ、アレクセイ

アメリカ合衆国、カリフォルニア州、サン・ディエゴ、エル・カミーノ・レアル 12543

審査官 富田 高史

(56)参考文献 QFDD and QTDD: Proposed Draft Air Interface Specification, IEEE C802.20-05/69, 200

5年10月28日, URL, <http://grouper.ieee.org/groups/802/20/Contribs/C802.20-05-69.zip>

(58)調査した分野(Int.Cl., DB名)

H04W 76/02

H04J 11/00

H04J 99/00

H04W 28/06