

(19)日本国特許庁(JP)

(12)特許公報(B2)

(11)特許番号
特許第7536484号
(P7536484)

(45)発行日 令和6年8月20日(2024.8.20)

(24)登録日 令和6年8月9日(2024.8.9)

(51)国際特許分類

H 0 4 N 19/46 (2014.01)

F I

H 0 4 N 19/46

請求項の数 11 (全21頁)

(21)出願番号	特願2020-48201(P2020-48201)	(73)特許権者	000001007 キヤノン株式会社 東京都大田区下丸子3丁目30番2号
(22)出願日	令和2年3月18日(2020.3.18)	(74)代理人	100126240 弁理士 阿部 琢磨
(65)公開番号	特開2021-150788(P2021-150788 A)	(74)代理人	100223941 弁理士 高橋 佳子
(43)公開日	令和3年9月27日(2021.9.27)	(74)代理人	100159695 弁理士 中辻 七朗
審査請求日	令和5年3月17日(2023.3.17)	(74)代理人	100172476 弁理士 富田 一史
		(74)代理人	100126974 弁理士 大朋 靖尚
		(72)発明者	志摩 真悟 東京都大田区下丸子3丁目30番2号 最終頁に続く

(54)【発明の名称】 画像符号化装置、画像符号化方法及びプログラム、画像復号装置、画像復号方法及びプログラム

(57)【特許請求の範囲】**【請求項 1】**

入力画像のサブブロックに対する予測処理により得られた予測画像と前記サブブロックとの差分である予測誤差を生成する予測手段と、

前記予測誤差に直交変換処理を行って第一の変換係数を生成する第一の変換手段と、

前記第一の変換係数に対し L F N S T (Low frequency non-separable transform) 処理を行って第二の変換係数を生成する第二の変換手段と、

前記第二の変換係数に対し量子化処理を行って量子化係数を生成する量子化手段と、

前記量子化係数を符号化する符号化手段とを有し、

前記符号化手段は、少なくとも前記第二の変換係数が取り得る値の範囲を、ビット深度によって決定される第一の範囲とするか、前記ビット深度に依存しない固定の第二の範囲とするかを示す情報を符号化し、

少なくとも前記第二の変換係数が取り得る値の範囲を前記ビット深度によって決定される前記第一の範囲とすることを前記情報が示す場合、B D P C M (Block-base d Delta Pulse Code Modulation) 処理により得られる値の範囲は前記ビット深度によって決定される前記第一の範囲であり、

少なくとも前記第二の変換係数が取り得る値の範囲を前記ビット深度に依存しない固定の前記第二の範囲とすることを前記情報が示す場合、B D P C M (Block-base d Delta Pulse Code Modulation) 処理により得られる値の

範囲は前記第二の範囲であることを特徴とする画像符号化装置。

【請求項 2】

量子化マトリクスを使用するかどうかが決定され、

前記 L F N S T 处理が適用されるとき、量子化マトリクスを使用しないと決定されることを特徴とする請求項 1 に記載の画像符号化装置。

【請求項 3】

前記 B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) 处理は、入力画像の或るサブブロックに対する予測処理により得られた予測画像と当該或るサブブロックとの差分である予測誤差に対する量子化により生成された量子化係数のうち、隣り合う量子化係数の差分を導出する処理であり、

前記 B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) 处理により得られる値は、前記量子化係数の差分の値であることを特徴とする請求項 1 に記載の画像符号化装置。

【請求項 4】

前記ビット深度が 8 である場合、前記第一の範囲と前記第二の範囲は同じであることを特徴とする請求項 1 に記載の画像符号化装置。

【請求項 5】

ビットストリームから画像を復号する画像復号装置であって、

前記ビットストリームから量子化係数を復号する復号手段と、

前記量子化係数に逆量子化処理を施して第一の変換係数を導出する逆量子化手段と、

前記第一の変換係数に対し逆 L F N S T (L o w f r e q u e n c y n o n - s e p a r a b l e t r a n s f o r m) 处理を施して第二の変換係数を導出する第一の変換手段と、

前記第二の変換係数に対し逆直交変換処理を施して予測誤差を導出する第二の変換手段とを有し、

前記復号手段は、少なくとも前記第一の変換係数が取り得る値の範囲を、ビット深度によって決定される第一の範囲とするか、前記ビット深度に依存しない固定の第二の範囲とするかを示す情報を前記ビットストリームから復号し、

少なくとも前記第一の変換係数が取り得る値の範囲を前記ビット深度によって決定される前記第一の範囲とすることを前記情報が示す場合、B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) 处理により得られる値の範囲は前記ビット深度によって決定される前記第一の範囲であり、

少なくとも前記第一の変換係数が取り得る値の範囲を前記ビット深度に依存しない固定の前記第二の範囲とすることを前記情報が示す場合、B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) 处理により得られる値の範囲は前記第二の範囲であることを特徴とする画像復号装置。

【請求項 6】

逆量子化処理において量子化マトリクスを使用するかどうかが決定され、

前記 L F N S T 处理が適用されるとき、前記量子化マトリクスを使用しないと決定する請求項 5 に記載の画像復号装置。

【請求項 7】

前記 B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) 处理は、或る量子化係数の再生のために当該或る量子化係数の左隣の量子化係数に差分値を加算する処理であることを特徴とする請求項 5 に記載の画像復号装置。

【請求項 8】

少なくとも前記第一の変換係数が取り得る値の範囲を前記ビット深度によって決定される前記第一の範囲とすることを前記情報が示す場合、逆 L F N S T (L o w f r e q u e n c y n o n - s e p a r a b l e t r a n s f o r m) 处理により導出される前記第二の変換係数の値の範囲は前記ビット深度によって決定される前記第一の範囲であり、

少なくとも前記第一の変換係数が取り得る値の範囲を前記ビット深度に依存しない固定

10

20

30

40

50

の前記第二の範囲とすることを前記情報が示す場合、逆LFNST (Low frequency non-separable transform) 処理により導出される前記第二の変換係数の値の範囲は前記第二の範囲であることを特徴とする請求項5に記載の画像復号装置。

【請求項9】

前記ビット深度が8である場合、前記第一の範囲と前記第二の範囲は同じであることを特徴とする請求項5に記載の画像復号装置。

【請求項10】

10
入力画像のサブプロックに対する予測処理により得られた予測画像と前記サブプロックとの差分である予測誤差を生成する予測工程と、

前記予測誤差に直交変換処理を行って第一の変換係数を生成する第一の変換工程と、

前記第一の変換係数に対しLFNST (Low frequency non-separable transform) 処理を行って第二の変換係数を生成する第二の変換工程と、

前記第二の変換係数に対し量子化処理を行って量子化係数を生成する量子化工程と、前記量子化係数を符号化する符号化工程とを有し、

前記符号化工程において、少なくとも前記第二の変換係数が取り得る値の範囲を、ビット深度によって決定される第一の範囲とするか、前記ビット深度に依存しない固定の第二の範囲とするかを示す情報を符号化し、

20
少なくとも前記第二の変換係数が取り得る値の範囲を前記ビット深度によって決定される前記第一の範囲とすることを前記情報が示す場合、BPCM (Block-base d Delta Pulse Code Modulation) 処理により得られる値の範囲は前記ビット深度によって決定される前記第一の範囲であり、

少なくとも前記第二の変換係数が取り得る値の範囲を前記ビット深度に依存しない固定の前記第二の範囲とすることを前記情報が示す場合、BPCM (Block-base d Delta Pulse Code Modulation) 処理により得られる値の範囲は前記第二の範囲であることを特徴とする画像符号化方法。

【請求項11】

ビットストリームから画像を復号する画像復号方法であって、

前記ビットストリームから量子化係数を復号する復号工程と、

前記量子化係数に逆量子化処理を施して第一の変換係数を導出する逆量子化工程と、

前記第一の変換係数に対し逆LFNST (Low frequency non-separable transform) 処理を施して第二の変換係数を導出する第二の変換工程と、

前記第二の変換係数に対し逆直交変換処理を施して予測誤差を導出する第二の変換工程とを有し、

前記復号工程において、少なくとも前記第一の変換係数が取り得る値の範囲を、ビット深度によって決定される第一の範囲とするか、前記ビット深度に依存しない固定の第二の範囲とするかを示す情報を前記ビットストリームから復号し、

40
少なくとも前記第一の変換係数が取り得る値の範囲を前記ビット深度によって決定される前記第一の範囲とすることを前記情報が示す場合、BPCM (Block-base d Delta Pulse Code Modulation) 処理により得られる値の範囲は前記ビット深度によって決定される前記第一の範囲であり、

少なくとも前記第一の変換係数が取り得る値の範囲を前記ビット深度に依存しない固定の前記第二の範囲とすることを前記情報が示す場合、BPCM (Block-base d Delta Pulse Code Modulation) 処理により得られる値の範囲は前記第二の範囲であることを特徴とする画像復号方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、画像の符号化に関するものである。

【背景技術】

【0002】

動画像の圧縮記録の符号化方式として、HEVC (High Efficiency Video Coding) 符号化方式（以下、HEVCと記す）が知られている。HEVCでは符号化技術の制限を定義した複数のプロファイルが定義されており、Main 10プロファイルは8ビット～10ビットまでのビット深度の画像に対応している。また、HEVCにおいては、さらに高いビット深度の画像にも対応するため、12ビットや16ビットの画像にも対応したプロファイルが定義されている。特許文献1には、このような高ビット深度に対応した画像符号化方式に対応した符号化技術が開示されている。

10

【0003】

近年、HEVCの後継としてさらに高効率な符号化方式の国際標準化を行う活動が開始された。JVET (Joint Video Experts Team) がISO/IECとITU-Tの間で設立され、VVC (Versatile Video Coding) 符号化方式（以下、VVC）として標準化が進められている。符号化効率向上のため、VVCでは従来の直交変換に加え、直交変換を施した後の係数（以下、直交変換係数と記す）の低周波成分に対しさらに二次的な変換（LNST、以下低周波変換と呼称する）を施す新たな技術も検討されている。

20

【先行技術文献】

【特許文献】

【0004】

【文献】特開2014-131172号公報

【発明の概要】

【発明が解決しようとする課題】

【0005】

VVCでは、直交変換や量子化などといった符号化処理において、処理結果の値に制限を加えることにより、実装の容易性を高めている。具体的には、量子化処理後の係数（以下、量子化係数と記す）の取り得る値を -32768 ~ 32767 に制限することで、係数の符号化処理や復号側での逆量子化処理の実装を容易にしている。これにより、VVCでは、高ビット深度の画像を符号化する場合においてもハードウェアの実装コストはさほど上昇しないと考えられている。一方で上述のような制限により、特に高ビット深度の画像に対しては演算精度の低下が発生し、画質が向上しないといった問題が生じている。

30

【0006】

したがって、本発明は上述した課題を解決するためになされたものであり、符号化または復号処理における係数値の取り得る値の範囲を適応的に決定できることを目的としている。

【課題を解決するための手段】

【0007】

上記課題を解決するため、本発明の画像符号化装置は、例えば、以下の構成を備える。すなわち、画像符号化装置は、入力画像のサブプロックに対する予測処理により得られた予測画像と前記サブプロックとの差分である予測誤差を生成する予測手段と、前記予測誤差に直交変換処理を行って第一の変換係数を生成する第一の変換手段と、前記第一の変換係数に対しLNST (Low frequency non separable transform)処理を行って第二の変換係数を生成する第二の変換手段と、前記第二の変換係数に対し量子化処理を行って量子化係数を生成する量子化手段と、前記量子化係数を符号化する符号化手段とを有し、前記符号化手段は、少なくとも前記第二の変換係数が取り得る値の範囲を、ビット深度によって決定される第一の範囲とするか、前記ビット深度に依存しない固定の第二の範囲とするかを示す情報を符号化し、少なくとも前記第二の変換係数が取り得る値の範囲を前記ビット深度によって決定される前記第一の範囲とすることを前記情報を示す場合、B D P C M (Block-based Delta Pulses)

40

50

e Code Modulation) 处理により得られる値の範囲は前記ビット深度によつて決定される前記第一の範囲であり、少なくとも前記第二の変換係数が取り得る値の範囲を前記ビット深度に依存しない固定の前記第二の範囲とすることを前記情報が示す場合、B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) 处理により得られる値の範囲は前記第二の範囲である。

【0008】

また、上記課題を解決するため、本発明の画像復号装置は、例えば、以下の構成を備える。すなわち、画像復号装置は、ビットストリームから画像を復号する画像復号装置であつて、前記ビットストリームから量子化係数を復号する復号手段と、前記量子化係数に逆量子化処理を施して第一の変換係数を導出する逆量子化手段と、前記第一の変換係数に対し逆 L F N S T (L o w f r e q u e n c y n o n - s e p a r a b l e t r a n s f o r m) 处理を施して第二の変換係数を導出する第一の変換手段と、前記第二の変換係数に対し逆直交変換処理を施して予測誤差を導出する第二の変換手段とを有し、前記復号手段は、少なくとも前記第一の変換係数が取り得る値の範囲を、ビット深度によって決定される第一の範囲とするか、前記ビット深度に依存しない固定の第二の範囲とするかを示す情報を前記ビットストリームから復号し、少なくとも前記第一の変換係数が取り得る値の範囲を前記ビット深度によって決定される前記第一の範囲とすることを前記情報が示す場合、B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) 处理により得られる値の範囲は前記ビット深度によって決定される前記第一の範囲であり、少なくとも前記第一の変換係数が取り得る値の範囲を前記ビット深度に依存しない固定の前記第二の範囲とすることを前記情報が示す場合、B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) 处理により得られる値の範囲は前記第二の範囲である。

【発明の効果】

【0011】

本発明によれば、符号化または復号処理における係数値の取り得る値の範囲を適応的に決定することができる。

【図面の簡単な説明】

【0012】

【図1】画像符号化装置のブロック構成図である。

30

【図2】画像復号装置のブロック構成図である。

【図3】画像符号化装置における画像符号化処理を示すフローチャートである。

【図4】画像復号装置における画像復号処理を示すフローチャートである。

【図5】コンピュータハードウェア構成図である。

【図6】符号化装置によって生成され、復号装置によって復号されるビットストリーム構造の例を示す図である。

【図7】サブブロック分割の例を示す図である。

【図8】係数レンジ情報、画像のビット深度と係数の取り得る範囲の関係性を示す図である。

【発明を実施するための形態】

【0013】

以下、添付図面を参照して実施形態を詳しく説明する。なお、以下の実施形態において示す構成は一例に過ぎず、図示された構成に限定されるものではない。

【0014】

(実施形態1)

実施形態には複数の特徴が記載されているが、これらの複数の特徴の全てが発明に必須のものとは限らず、また、複数の特徴は任意に組み合わされてもよい。さらに添付図面においては、同一もしくは同様の構成に同一の参照番号を付し、重複した説明は省略する。

【0015】

図1は本実施形態の画像符号化装置100のブロック構成図である。画像符号化装置1

10

20

30

40

50

00は、装置全体の制御を司る制御部150を有する。この制御部150はCPU、CPUが実行するプログラムを格納するROM、CPUのワークエリアとして利用するRAMを有する。また、画像符号化装置100は、入力端子101、ブロック分割部102、係数レンジ情報生成部103、予測部104、変換・量子化部105、逆量子化・逆変換部106、画像再生部107、フレームメモリ108、インループフィルタ部109、符号化部110、統合符号化部111、および、出力端子112を有する。

【0016】

入力端子101は、符号化対象の画像データをフレーム単位に入力する。画像データは、画像を撮像する撮像装置や、符号化対象の画像データを記憶したファイルサーバや記憶媒体等から取得されるが、その種類は問わない。また、出力端子112は、符号化データを出力先装置に出力するが、その出力先装置も記憶媒体、ファイルサーバ等、特に問わない。

10

【0017】

ブロック分割部102は、入力したフレーム(ピクチャ)の画像を複数の基本ブロックに分割し、その1つを基本ブロックとして後段の予測部104に順に出力する。また、一例として、基本ブロックは、 128×128 画素のブロックでもよいし、 64×64 画素や 32×32 画素のブロックを基本ブロックとしてもよい。また、更に小さいブロックを基本ブロックとしてもよい。また、基本ブロックとは、例えば、coding tree unitやcoding unitである。基本ブロックとは、サブブロックへと、更に細かく分割可能な単位であればよい。

20

【0018】

係数レンジ情報生成部103は、後述の各符号化処理の結果である係数値の取り得る値の範囲を示す係数レンジ情報を生成し、後段の変換・量子化部105、逆量子化・逆変換部106、統合符号化部111に出力する。

【0019】

予測部104は、基本ブロック単位の画像データに対し、サブブロック分割を決定する。このとき、予測部104は、基本ブロックをサブブロックへと分割するか否かを決定し、分割するとすればどのように分割するか決定する。サブブロックへ分割しない場合、サブブロックは基本ブロックと同じサイズとなる。サブブロックは正方形でもよいし、正方形以外の長方形であってもよい。

30

【0020】

そして、予測部104は、分割したサブブロック単位でフレーム内予測であるイントラ予測やフレーム間予測であるインター予測などを行い、サブブロック単位の予測画像データを生成する。このとき、予測部104は、例えば、あるサブブロックに対して行う予測方法を、イントラ予測、インター予測、及び、イントラ予測とインター予測とを組み合わせた予測の中から選択し、選択した予測を行って、当該サブブロックのための予測画像データを生成する。

【0021】

さらに、予測部104は、入力された画像データと予測画像データから画素単位の予測誤差をサブブロック単位で算出し、出力する。例えば、予測部104は、サブブロックの画像データの各画素値と、当該サブブロックに対する予測によって生成された予測画像データの各画素値との差分を算出し、それを予測誤差として算出する。

40

【0022】

また、予測部104は、予測に必要な情報、例えばサブブロック分割(基本ブロックからサブブロックへの分割状態)を示す情報(基本ブロックがどのようにサブブロックに分割されているかを示す情報)を予測誤差と併せて出力する。また、予測部104は、当該サブブロックの予測で用いる予測モードや動きベクトル等の情報も予測誤差と併せて出力する。以降、この予測に必要な情報を予測情報と呼称する。

【0023】

変換・量子化部105は、予測部104から入力した予測誤差をサブブロック単位で直

50

交変換して、予測誤差の各周波数成分を表す直交変換係数を得る。また、変換・量子化部 105 は、直交変換係数の低周波部分に低周波変換を施すか否かを決定し、その情報を低周波変換情報として生成する。つまり、低周波変換情報は、直交変換係数の低周波部分に低周波変換を施すか否かを示す情報である。当該サブブロックに低周波変換を施す場合、変換・量子化部 105 は、得られた直交変換係数の低周波成分に低周波変換処理を施して低周波変換係数を得て、さらに低周波変換係数を量子化することで残差係数（量子化後の直交変換係数）を得る。一方、当該サブブロックに低周波変換を施さない場合、変換・量子化部 105 は、直交変換係数の量子化を行い、残差係数を得る。なお、低周波変換とは、L F N S T (Low frequency non-separable transform) の処理を示し、直交変換係数を変換して低周波変換係数を再生（導出）する処理である。

【 0024 】

逆量子化・逆変換部 106 は、変換・量子化部 105 から残差係数および低周波変換情報を入力し、残差係数に対して逆量子化し変換係数を再生する。このとき、逆量子化・逆変換部 106 は、変換・量子化部 105 から入力された残差係数に対し、量子化マトリクスと量子化パラメータとを用いて、変換係数を再生する。このように、量子化マトリクスと量子化パラメータとを用いて、残差係数から変換係数を再生（導出）する処理を逆量子化と称するものとする。なお、逆量子化の処理において量子化マトリクスは必ずしも用いなくてもよい。特に変換・量子化部 105 の量子化処理において量子化マトリクスが用いられなかった場合、逆量子化・逆変換部 106 の逆量子化処理には量子化マトリクスは用いられない。さらには、当該サブブロックにおいて低周波変換が施されていたか否かによって、量子化マトリクスの適用の有無を決定してもよい。例えば、当該サブブロックにおいて低周波変換が施されていた場合には量子化マトリクスを用いずに逆量子化し、そうでない場合には量子化マトリクスを用いて逆量子化をするといった具合である。

【 0025 】

また、逆量子化・逆変換部 106 は、入力された低周波変換情報を基づき当該サブブロックに対し低周波変換が施されていたか否かの判定を行う。当該サブブロックに対し低周波変換が施されていた場合、逆量子化・逆変換部 106 は、残差係数に対して逆量子化することで得られた変換係数（低周波変換係数）に逆低周波変換処理を施して直交変換係数を再生し、さらに当該直交変換係数に逆直交変換を施し予測誤差を再生する。一方、当該サブブロックに対し低周波変換が施されていなかった場合、逆量子化・逆変換部 106 は、残差係数に対して逆量子化することで得られた変換係数（直交変換係数）に逆直交変換を施して予測誤差を再生する。なお、逆低周波変換処理とは、逆 L F N S T の処理を示し、低周波変換係数を変換して直交変換係数を再生（導出）する処理である。

【 0026 】

画像再生部 107 は、予測部 104 から出力された予測情報に基づいて、フレームメモリ 108 を適宜参照して予測画像データを生成する。画像再生部 107 は、この予測画像データに、逆量子化・逆変換部 106 から入力された予測誤差を加算することで、再生画像データ（reconstructed picture）を生成し、フレームメモリ 108 に格納する。

【 0027 】

インループフィルタ 109 は、フレームメモリ 108 に格納されている再生画像に対し、デブロッキングフィルタやサンプルアダプティブオフセットなどのインループフィルタ処理を行い、フィルタ処理後の画像データを再度フレームメモリ 108 に格納する。

【 0028 】

符号化部 110 は、変換・量子化部 105 から出力された残差係数や低周波変換情報、予測部 104 から出力された予測情報を符号化して、符号データを生成し、統合符号化部 111 に出力する。

【 0029 】

統合符号化部 111 は、係数レンジ情報生成部 103 からの係数レンジ情報を符号化し

10

20

30

40

50

、係数レンジ情報符号を生成する。そして係数レンジ情報符号を含むヘッダ符号データを生成する。そして、統合符号化部 111 は、ヘッダ符号データに、符号化部 110 から出力された符号データと後続させ、ビットストリームを形成する。そして、統合符号化部 111 は、形成したビットストリームを、出力端子 112 を介して出力する。

【0030】

ここで、画像符号化装置における画像の符号化動作をより詳しく以下に説明する。本実施形態では、入力端子 101 より、16 ビットの動画像データをフレーム単位に入力する構成とするが、1 フレーム分の静止画データを入力する構成としても構わない。また、本実施形態では説明のため、ブロック分割部 101 においては、入力端子より入力した画像データを 8×8 画素の基本ブロックに分割するものとして説明する。また、ここでいう、基本ブロックは、例えば、coding tree unit である。なお、一例として、coding tree unit のサイズが 8×8 画素である例について説明するが、他のサイズでもよい。例えば、 32×32 画素～ 128×128 画素の内のいずれかのサイズでもよい。

10

【0031】

画像の符号化に先立ち、本実施形態の符号化処理における係数の取り得る値の範囲を決定する。

【0032】

係数レンジ情報生成部 103 は、入力された画像のビット深度によって符号化処理における係数の取り得る値の範囲を可変とするか、ビット深度によらず当該範囲を固定とするかを示す係数レンジ情報を生成する。以下、前者の画像のビット深度によって符号化処理における係数の取り得る値の範囲を可変としたものを高精度係数レンジ、後者の画像のビット深度によらず当該範囲を固定としたものを固定係数レンジと呼称する。本実施形態では、前者の高精度係数レンジが選択された場合には係数レンジ情報は 1、後者の固定係数レンジが選択された場合には係数レンジ情報は 0 となるものとする。ただし、選択された係数レンジと係数レンジ情報との組み合わせはこれらに限定されない。また、係数レンジ情報の決定方法も特に限定されず、本符号化装置および対応する復号装置が使用するアプリケーションを想定して符号化処理に先立って決定してもよいし、ユーザによって選択されてもよい。例えば、本実施形態の画像符号化装置 100 が画質最優先で演算精度を重視するアプリケーションで使用されることが想定される場合には、係数レンジ情報を 1 とし、そうでなければ 0 とするといった具合である。生成された係数レンジ情報は、統合符号化部 111、変換・量子化部 105 および逆量子化・逆変換部 106 に出力される。

20

【0033】

統合符号化部 111 は、係数レンジ情報生成部 103 から入力された係数レンジ情報を符号化して係数レンジ情報符号を生成し、画像データの符号化に必要なヘッダ情報に統合する。

30

【0034】

続いて、画像データの符号化が行われる。入力端子 101 から入力された 1 フレーム分の画像データはブロック分割部 102 に供給される。

40

【0035】

ブロック分割部 102 は、入力された 1 フレームの画像データを複数の基本ブロックに分割し、基本ブロック単位の画像データを予測部 104 に出力する。本実施形態では、 8×8 画素の基本ブロック単位の画像データが予測部 104 に供給されることとなる。

【0036】

予測部 104 は、ブロック分割部 102 から入力された基本ブロック単位の画像データに対し予測処理を実行する。具体的には、基本ブロックをさらに細かいサブブロックに分割するサブブロック分割を決定し、さらにサブブロック単位でイントラ予測やインター予測などの予測モードを決定する。イントラ予測は符号化対象ブロックの空間的に周辺に位置する符号化済画素を用いて符号化対象ブロックの予測画素を生成し、水平予測や垂直予測、DC 予測などのイントラ予測方法を示すイントラ予測モードも生成する。インター予

50

測は符号化対象ブロックとは時間的に異なるフレームの符号化済画素を用いて符号化対象ブロックの予測画素を生成し、参照するフレームや動きベクトルなどを示す動き情報も生成する。

【0037】

図7を参照してサブブロック分割方法を説明する。図7(a)～(f)のブロック700～705の太枠は基本ブロックと同じ8×8画素のサイズである。太枠内の各四角形はサブブロックを表している。図7(b)は従来の正方形サブブロック分割の一例を表しており、8×8画素の基本ブロック701は、4個の4×4画素のサブブロックに分割されている。一方、図7(c)～(f)は長方形サブブロック分割の一例を表している。図7(c)は、基本ブロック702が4×8画素サイズの2個のサブブロック(垂直方向に長手)に分割されることを示している。図7(d)は、基本ブロック703が、8×4画素サイズの2個のサブブロック(水平方向に長手)に分割されることを示している。図7(e)、(f)は、基本ブロック704、705の場合、分割方法が異なるものの、1:2:1の比で3つの長方形サブブロックに分割されている。このように正方形だけではなく、長方形のサブブロックも用いて符号化処理を行っている。

10

【0038】

本実施形態では、8×8画素サイズの基本ブロックを、サブブロックに分割しない図7(a)のみが用いられるものとするが、サブブロック分割方法はこれに限定されない。図7(b)のような四分木分割、図7(e)、(f)のような三分木分割または図7(c)や図7(d)のような二分木分割を用いても構わない。

20

【0039】

予測部104は、決定した予測モード、および、フレームメモリ108に格納されている符号化済の領域から予測画像データを生成し、さらに入力された画像データと前記予測画像データから画素単位の予測誤差を算出し、その誤差を変換・量子化部105に出力する。また、予測部104は、サブブロック分割や予測モードなどの情報を予測情報として、符号化部110、画像再生部107に出力する。

【0040】

変換・量子化部105は、まず、係数レンジ生成部103から係数レンジ情報を入力し、変換処理や量子化処理における係数の取り得る値の範囲を決定する。本実施形態では、図8に示されたテーブルに基づいて、水平・垂直各方向の一次元の直交変換や、直交変換後の係数にさらに変換を施す二次変換、量子化といった各演算結果の係数が取り得る範囲を決定するものとする。ただし、係数レンジ情報と各演算結果の係数の取り得る範囲の組み合わせはこれらに限定されない。本実施形態では、入力画像のビット深度が16であることから、係数レンジ情報に応じて、-32768～32767または-8388608～8388607の範囲をとることとなる。各演算結果が上記の範囲外になった場合の処理については特に限定しないが、クリップ処理やビットシフト処理により結果を上記の範囲内に収めることができる。

30

【0041】

次に変換・量子化部105は、上述した係数レンジに基づいて、予測部104より入力した予測誤差に対し、直交変換・量子化を行い、残差係数を生成する。具体的には、変換・量子化部105は、まず、予測誤差に対し、サブブロックのサイズに対応した直交変換処理を施し直交変換係数を生成する。次に変換・量子化部105は、直交変換係数の低周波部分に対し低周波変換を施すか否かを決定し、その情報を低周波変換情報として生成し、逆量子化・逆変換部106および符号化部110に出力する。低周波変換情報の決定方法は特に限定しないが、直交変換係数が低周波成分に集中しており、低周波変換を施すことにより更なる圧縮効率の向上が期待できる場合などに低周波変換をさらに施すことができる。低周波変換を施すことに決定した場合、変換・量子化部105は、直交変換係数の低周波部分に低周波変換を施し低周波変換係数を生成する一方、低周波変換が施されなかった高周波成分は直交変換係数の値に関わらず0であったものとして扱う。そして、変換・量子化部105は、低周波変換を施した場合は、低周波変換係数を量子化し、残差係数

40

50

を生成する。一方、低周波変換を施さなかった場合には、変換・量子化部 105 は、直交変換係数を量子化し、残差係数を生成する。

【0042】

逆量子化・逆変換部 106においても変換・量子化部 105 と同様に、まず、係数レンジ生成部 103 から係数レンジ情報を入力し、逆量子化処理や逆変換処理における係数の取り得る値の範囲を決定する。本実施形態では、変換・量子化部 105 と同様に、図 8 に示されたテーブルに基づいて、逆量子化処理や低周波成分に対する逆低周波変換処理、垂直・水平方向の一次元の逆直交変換処理といった各演算結果の係数が取り得る範囲を決定するものとする。本実施形態では、変換・量子化部 105 同様、入力画像のビット深度が 16 であることから、係数レンジ情報に応じて、-32768 ~ 32767 または -8388608 ~ 8388607 の範囲をとることとなる。10

【0043】

次に、逆量子化・逆変換部 106 は、上述した係数レンジに基づいて、変換・量子化部 105 から入力した残差係数を、逆量子化することで変換係数を再生する。また、逆量子化・逆変換部 106 は、変換・量子化部 105 から入力した低周波変換情報に基づき、当該サブブロックに対し低周波変換が施されているか否かを判定する。当該サブブロックに対して低周波変換が施されていた場合、逆量子化・逆変換部 106 は、変換係数に逆低周波変換処理を施して直交変換係数を再生し、さらに直交変換係数に逆直交変換を施し予測誤差を再生する。一方、当該サブブロックに対して低周波変換が施されていなかった場合、逆量子化・逆変換部 106 は、変換係数を逆直交変換して予測誤差を再生する。こうして再生された予測誤差は画像再生部 107 に出力される。20

【0044】

```
y = Clip3(CoeffMin, CoeffMax, ((lowFreqTransMatrix[j] * x) + 64) >> 7) ... (1)
(ただし、Clip3(a, b, c) は値 c を最小値 a および最大値 b でクリップする処理を示し、「>>」は右へのビットシフトを表す。)
```

上記の式 (1) は本実施形態の逆量子化・逆変換部 106 における逆低周波変換処理で用いられる計算式の一つである。ここで式 (1) の CoeffMin は図 8 の最小係数値が、式 (1) の CoeffMax は図 8 の最大係数値が対応している。本実施形態では入力画像のビット深度が 16 ビットであるため、係数レンジ情報に基づいて式 (1) の CoeffMin、CoeffMax の値が定まることがある。係数レンジ情報が 0 である場合、すなわち固定係数レンジが選択されている場合、CoeffMin は -32768、CoeffMax は 32767 となり、出力値は符号付き 16 ビットで表現することができる。この場合、以降の符号化処理において 16 ビットの加算・乗算命令などが使えることになるため、実装コストが高くならないといったメリットがある。一方で、係数レンジ情報が 1 である場合、すなわち高精度係数レンジが選択されている場合、CoeffMin は -8388608、CoeffMax は 8388607 となる。この場合、出力値が符号付き 16 ビットでは表現することができないため、以降の符号化処理における実装コストは高くなるが、16 ビットといった高ビット深度にふさわしい高演算精度の符号化処理を実現することができる。結果として、圧縮効率を高めたり、符号化結果のビットストリームを復号した際の画質を高めたりする効果がある。30

【0045】

画像再生部 107 は、予測部 104 から入力される予測情報に基づいて、フレームメモリ 108 を適宜参照し、予測画像を再生する。そして画像再生部 107 は、再生された予測画像と、逆量子化・逆変換部 106 により再生された予測誤差とに基づき、再生画像データを生成し、フレームメモリ 108 に格納する。

【0046】

インループフィルタ部 109 は、フレームメモリ 108 から再生画像データを読み出し、デブロッキングフィルタなどのインループフィルタ処理を行う。そして、インループフィルタ部 109 は、フィルタ処理された画像データをフレームメモリ 108 に再格納する。40

【 0 0 4 7 】

符号化部 110 は、変換・量子化部 105 で生成されたサブブロック単位の残差係数や低周波変換情報、並びに、予測部 104 から入力された予測情報をエントロピー符号化し、符号データを生成する。エントロピー符号化の方法は特に指定しないが、ゴロム符号化、算術符号化、ハフマン符号化などを用いることができる。符号化部 110 は、生成された符号データを統合符号化部 111 に出力する。

【 0 0 4 8 】

統合符号化部 111 は、前述のヘッダの符号データとともに、符号化部 110 から入力された符号データなどを多重化してビットストリームを形成する。そして、統合符号化部 111 は、形成したビットストリームを出力端子 112 から外部（記憶媒体やネットワークなど）に出力する。

10

【 0 0 4 9 】

図 6 (a) は本実施形態で出力されるビットストリームのデータ構造の一例である。シーケンスヘッダには、係数レンジ情報符号が含まれている。ただし、符号化される位置はこれに限定されず、図 6 (b) のようなピクチャヘッダ部や複数のピクチャにまたがるヘッダ部に符号化される構成をとってももちろん構わない。

【 0 0 5 0 】

図 3 は、実施形態の画像符号化装置 100 における制御部 150 の 1 フレーム分の符号化処理を示すフローチャートである。

【 0 0 5 1 】

まず、画像の符号化に先立ち、S301 にて、制御部 150 は、係数レンジ情報生成部 103 を制御し、係数レンジ情報を生成させる。

20

【 0 0 5 2 】

S302 にて、制御部 150 は、統合符号化部 111 を制御し、S301 にて生成された係数レンジ情報の符号化を行わせ、係数レンジ情報符号を生成させる。

【 0 0 5 3 】

S303 にて、制御部 150 は、統合符号化部 111 を制御し、生成された係数レンジ情報符号とともに、画像データの符号化に必要なヘッダ情報を符号化し、出力させる。

【 0 0 5 4 】

S304 にて、制御部 150 は、プロック分割部 102 を制御し、フレーム単位の入力画像を基本プロック単位に分割させる。

30

【 0 0 5 5 】

S305 にて、制御部 150 は、予測部 104 を制御し、S304 にて生成された基本プロック単位の画像データに対して、予測処理を実行させ、サブプロック分割情報や予測モードなどの予測情報および予測画像データを生成させる。さらに、制御部 150 は、予測部 104 を制御して、入力された画像データと予測画像データから予測誤差を算出させる。

【 0 0 5 6 】

S306 にて、制御部 150 は、変換・量子化部 105 を制御し、S301 で生成された係数レンジ情報に基づいて、本ステップの符号化処理における係数レンジを決定する。例えば、制御部 150 は、係数レンジ情報が 1 である場合、本ステップの符号化処理における係数レンジを高精度係数レンジとして決定し、係数レンジ情報が 0 である場合、本ステップの符号化処理における係数レンジを固定係数レンジとして決定する。次に制御部 150 は、変換・量子化部 105 を制御し、S305 で算出された予測誤差に対して直交変換を行わせ、直交変換係数を生成させる。そして、制御部 150 は、変換・量子化部 105 を制御し、当該サブプロックにおいて生成された直交変換係数に対して低周波変換を施すか否かを決定させ、その情報を低周波変換情報として生成させる。低周波変換を施すと決定した場合、制御部 150 は、変換・量子化部 105 を制御し、直交変換係数の低周波成分に低周波変換を施させた後に量子化を行わせ、残差係数を生成させる。一方、低周波変換を施さないと決定した場合、制御部 150 は、変換・量子化部 105 を制御し、直交

40

50

変換係数に量子化を施させ、残差係数を生成させる。

【0057】

S307にて、制御部150は、逆量子化・逆変換部106を制御し、S301で生成された係数レンジ情報に基づいて、本ステップの符号化処理における係数レンジを決定する。例えば、制御部150は、係数レンジ情報が1である場合、本ステップの符号化処理における係数レンジを高精度係数レンジとして決定し、係数レンジ情報が0である場合、本ステップの符号化処理における係数レンジを固定係数レンジとして決定する。次に制御部150は、逆量子化・逆変換部106を制御し、S306で生成された残差係数を、逆量子化を行わせ、変換係数を再生させる。次に、制御部150は、逆量子化・逆変換部106を制御し、S306で生成された低周波変換情報に基づき、当該サブブロックにおいて低周波変換が施されていたか否かを判定する。当該サブブロックに対して低周波変換が施されていた場合、制御部150は、逆量子化・逆変換部106を制御し、変換係数に逆低周波変換処理を施させて直交変換係数を再生させ、さらに直交変換係数に逆直交変換を施させて予測誤差を再生させる。一方、当該サブブロックに対して低周波変換が施されていない場合、制御部150は、逆量子化・逆変換部106を制御し、変換係数に逆直交変換を施させて予測誤差を再生させる。

10

【0058】

S308にて、制御部150は、画像再生部107を制御し、S305で生成された予測情報に基づいて予測画像を再生させ、再生された予測画像とS307で生成された予測誤差から画像データを再生させ、フレームメモリ108に格納させる。

20

【0059】

S309にて、制御部150は、符号化部110を制御し、S305で生成された予測情報およびS306で生成された残差係数や低周波変換情報の符号化を行わせ、符号データを生成させる。また、符号化部110は、生成した符号データを統合符号化部111に出力する。統合符号化部111は、符号化部110からの符号化データを、先に生成したヘッダに後続するように位置させ、出力する。

【0060】

S310にて、制御部150は、着目フレーム内の全ての基本ブロックの符号化が終了したか否かの判定を行う。制御部150は、終了していると判定した場合にはS311に進め、未符号化の基本ブロックが残っていると判断した場合にはS304に処理を戻し、次の基本ブロックに対する符号化を継続させる。

30

【0061】

S311にて、制御部150は、インループフィルタ部109を制御し、S308で再生された画像データに対し、インループフィルタ処理を行い、フィルタ処理された画像を生成し、処理を終了する。

【0062】

以上の構成と動作、特にS302において、係数レンジ情報を符号化することで、アプリケーションの要求仕様に応じて演算精度や実装コストの異なる符号化処理の切り替え可能なビットストリームを生成させることができる。

【0063】

なお、本実施形態では、係数レンジを変換処理や量子化処理の結果となる係数の取り得る値の範囲として説明したが、それ以外の符号化処理の結果となる係数の取り得る値の範囲として用いても構わない。例えば、VVCでは主にロスレス符号化時の圧縮効率を高めるため、B D P C M (B l o c k - b a s e d D e l t a P u l s e C o d e M o d u l a t i o n) と呼ばれる技術が採用されている。B D P C Mは、予測誤差に対して変換・量子化を施した残差係数を符号化する代わりに、予測誤差に対して変換を施さずに量子化のみを施して量子化係数を生成し、左もしくは上に隣接する量子化係数との差分値を符号化する方式である。ここで、係数レンジをこの差分値に適用してもよい。これより、B D P C Mの適用の有無に関わらず、符号化される係数の取り得る値の範囲が固定係数レンジか高精度係数レンジかが定まるので、片方のレンジのみをサポートする符号化部を

40

50

実装することで、実装コストを低減することが可能となる。

【0064】

また、本実施形態において、例えば入力画像のビット深度が8ビットであった場合、係数レンジ情報符号を省略することも可能である。これは、最小係数値および最大係数値が、係数レンジ情報に関わらず等しくなるためで、これにより冗長な符号を削減することができる。係数レンジ情報の符号化が省略できる入力画像のビット深度は8ビットに限定されず、他の実施形態において最小係数値と最大係数値が係数レンジ情報に関わらず等しくなる場合に係数レンジ情報の符号化を省略することが可能である。

【0065】

図2は、実施形態における上記画像符号化装置100で生成された符号化画像データを復号する画像復号装置200のブロック構成図である。以下、同図を参照し、復号処理に係る構成とその動作を説明する。

10

【0066】

画像復号装置200は、装置全体の制御を司る制御部250を有する。この制御部250は、CPU、CPUが実行するプログラムを格納するROM、CPUのワークエリアとして利用するRAMを有する。また、画像復号装置200は、入力端子201、分離復号部202、復号部203、逆量子化・逆変換部204、画像再生部205、フレームメモリ206、インループフィルタ部207、出力端子208、及び、係数レンジ情報復号部209を有する。

20

【0067】

入力端子201は、符号化されたビットストリームを入力するものであり、入力源は例えば符号化ストリームを格納した記憶媒体であるが、ネットワークから入力しても良く、その種類は問わない。

【0068】

分離復号部202は、ビットストリームから復号処理に関する情報や係数に関する符号データに分離し、またビットストリームのヘッダ部に存在する符号データを復号する。本実施形態の分離復号部202は、係数レンジ情報符号を分離し、係数レンジ情報復号部209に出力する。また、分離復号部202は、画像の符号データを復号部203に出力する。

【0069】

係数レンジ情報復号部209は、分離復号部202より供給された係数レンジ情報符号を復号することで係数レンジ情報を再生し、後段の逆量子化・逆変換部204に出力する。

30

【0070】

復号部203は、分離復号部202から出力された画像の符号データを復号し、残差係数、低周波変換情報および予測情報を再生する。

【0071】

逆量子化・逆変換部204は、図1の逆量子化・逆変換部106と同様、残差係数に対して逆量子化を行い、逆量子化後の係数である変換係数を再生する。また、逆量子化・逆変換部204は、低周波変換情報を用いて、当該サブブロックに対して低周波変換が施されていたか否かの判定を行う。逆量子化・逆変換部204は、当該サブブロックに対し低周波変換が施されていた場合、低周波変換係数に逆低周波変換処理を施して直交変換係数を再生する。逆量子化・逆変換部204は、さらにこの直交変換係数または変換係数に対し逆直交変換を実行することで、予測誤差を再生する。一方、当該サブブロックに対して低周波変換が施されていなかった場合、逆量子化・逆変換部204は、直交変換係数を逆直交変換して予測誤差を再生する。

40

【0072】

画像再生部205は、入力された予測情報を基づいてフレームメモリ206を適宜参照して予測画像データを生成する。そして、画像再生部205は、この予測画像データと逆量子化・逆変換部204で再生された予測誤差から再生画像データを生成し、フレームメモリ206に格納する。

50

【 0 0 7 3 】

インループフィルタ部 207 は、図 1 のインループフィルタ部 109 と同様、フレームメモリ 206 に格納された再生画像データに対し、デブロッキングフィルタなどのインループフィルタ処理を行い、処理後の画像データをフレームメモリ 206 に再格納する。

【 0 0 7 4 】

出力端子 208 は、フレームメモリ 206 に格納されたフレーム画像を順次、外部に出力する。出力先は表示装置が一般的であるが、他のデバイスであっても構わない。

【 0 0 7 5 】

上記実施形態の画像復号装置 200 の画像の復号に係る動作をさらに詳しく説明する。本実施形態では、符号化されたビットストリームをフレーム単位で入力する構成となっている。

10

【 0 0 7 6 】

図 2において、入力端子 201 から入力された 1 フレーム分のビットストリームは分離復号部 202 に供給される。分離復号部 202 では、ビットストリームから復号処理に関する情報や係数に関する符号データに分離し、ビットストリームのヘッダ部に存在する符号データを復号する。そして、分離復号部 202 には、ヘッダ部に含まれていた係数レンジ情報符号を係数レンジ情報復号部 209 に供給し、画像データの符号データを復号部 203 に供給する。具体的には、分離復号部 202 は、まず、図 6 (a) に示されるビットストリームのシーケンスヘッダから係数レンジ情報符号を抽出し、係数レンジ情報復号部 209 に出力する。続いて、ピクチャデータの基本ブロック単位の符号データを抽出し、復号部 203 に出力する。

20

【 0 0 7 7 】

係数レンジ情報復号部 209 は、分離復号部 202 から入力された係数レンジ情報符号を復号し、係数レンジ情報を得る。符号化側同様、係数レンジ情報が 1 の際は高精度係数レンジが用いられ、係数レンジ情報が 0 の際は固定係数レンジが用いられる。係数レンジ情報は逆量子化・逆変換部 204 に出力される。本実施形態では、符号化側で 16 ビットの画像を入力し、復号側で 16 ビットの画像を出力する構成のため、係数レンジ情報が 0 の際は -32768 ~ 32767、係数レンジ情報が 1 の際は -8388608 ~ 8388607 の範囲をとることとなる。

30

【 0 0 7 8 】

復号部 203 は、分離復号部 202 から供給された符号データを復号し、予測情報を再生し、さらに残差係数および低周波変換情報を再生する。まず、復号部 203 は、予測情報を再生し、当該サブブロックで用いられる予測モードを取得する。復号部 203 は、再生された残差係数および低周波変換情報を逆量子化・逆変換部 204 に出力し、再生された予測情報を画像再生部 205 に出力する。

【 0 0 7 9 】

逆量子化・逆変換部 204 は、入力された残差係数に対し、上述した係数レンジに基づいて逆量子化を行って変換係数を生成する。そして逆量子化・逆変換部 204 は、入力された低周波変換情報を基づき、当該サブブロックにおいて低周波変換が施されていたか否かの判定を行う。当該サブブロックに対して低周波変換が施されていた場合、逆量子化・逆変換部 204 は、変換係数に低周波変換処理を施して直交変換係数を再生し、さらに直交変換係数に逆直交変換を施し予測誤差を再生する。一方、当該サブブロックに対して低周波変換が施されていない場合、逆量子化・逆変換部 204 は、変換係数に逆直交変換を施して予測誤差を再生する。こうして再生された予測誤差は画像再生部 205 に出力される。

40

【 0 0 8 0 】

画像再生部 205 は、復号部 203 から入力された予測情報を基づいて、フレームメモリ 206 を適宜参照し、予測画像を再生する。本実施形態の画像再生部 205 は、符号化側の予測部 104 と同様、イントラ予測やインター予測が用いられる。具体的な予測の処理については、符号化側の予測部 104 と同様であるため、説明を省略する。画像再生部

50

205は、この予測画像と逆量子化・逆変換部204から入力された予測誤差から画像データを再生し、フレームメモリ206に格納する。格納された画像データは予測の際の参照に用いられる。

【0081】

インループフィルタ部207は、符号化側のインループフィルタ部109と同様、フレームメモリ206から再生画像を読み出し、デブロッキングフィルタなどのインループフィルタ処理を行う。そして、インループフィルタ部207は、フィルタ処理された画像をフレームメモリ206に再格納する。

【0082】

フレームメモリ206に格納された再生画像は、最終的には出力端子208から外部(表示装置がその代表となる)に出力される。

10

【0083】

図4は、実施形態に係る画像復号装置200における制御部205の復号処理を示すフローチャートである。

【0084】

まず、S401にて、制御部250は、分離復号部202を制御して、ビットストリームから復号処理に関する情報や係数に関する符号データに分離して、ヘッダ部分の符号データを復号する。より具体的には、分離復号部202は、係数レンジ情報符号を係数レンジ情報復号部209に供給し、画像の符号データを復号部203に供給させる。

20

【0085】

S402にて、制御部250は、係数レンジ情報復号部209を制御し、S401で再生された係数レンジ情報符号を復号させる。ここで係数レンジ情報復号部209の具体的な動作は、説明済であるため省略する。

【0086】

S403にて、制御部250は、復号部203を制御し、S401で分離された符号データを復号し、予測情報を再生し、残差係数および低周波変換情報を再生する。

【0087】

S404にて、制御部250は、逆量子化・逆変換部204を制御し、S402で復号された係数レンジ情報に基づいて、本ステップの復号処理における係数レンジを決定する。例えば、制御部150は、係数レンジ情報が1である場合、本ステップの復号処理における係数レンジを高精度係数レンジとして決定し、係数レンジ情報が0である場合、本ステップの復号処理における係数レンジを固定係数レンジとして決定する。次に制御部250は、逆量子化・逆変換部204を制御し、S403で再生された残差係数に対し逆量子化を行って変換係数を生成させる。また、制御部250は、逆量子化・逆変換部204を制御し、S403で再生された低周波変換情報を基づき、当該サブブロックにおいて低周波変換が施されていたか否かの判定を行う。当該サブブロックに対して低周波変換が施されていた場合、制御部250は、逆量子化・逆変換部204を制御し、変換係数に逆低周波変換処理を施させて直交変換係数を再生させ、さらに直交変換係数に逆直交変換を施させて予測誤差を再生させる。一方、当該サブブロックに対して低周波変換が施されていない場合、制御部250は、逆量子化・逆変換部204を制御し、変換係数に逆直交変換を施させて予測誤差を再生させる。

30

【0088】

S405にて、制御部250は画像再生部205を制御し、S403で生成された予測情報に基づき画像を再生させる。具体的には、画像再生部205は、予測情報に基づき、フレームメモリ206を参照して予測画像を再生する。このとき、画像再生部205は、符号化側のS305と同様、イントラ予測やインター予測が用いられる。そして、画像再生部205は、再生された予測画像とS404で生成された予測誤差から画像データを再生し、再生した画像データをフレームメモリ206に格納する。

40

【0089】

S406にて、制御部250は、着目フレーム内の全ての基本ブロックの復号が終了し

50

たか否かの判定を行い、終了していれば処理を S 4 0 7 に進み、未符号の基本ブロックが存在する場合は次の基本ブロックを復号対象とするための処理を S 4 0 3 に戻す。

【 0 0 9 0 】

S 4 0 7 にて、制御部 2 5 0 は、インループフィルタ部 2 0 7 を制御し、S 4 0 5 で再生された画像データに対し、インループフィルタ処理を行い、フィルタ処理された画像を生成し、処理を終了する。

【 0 0 9 1 】

以上の構成と動作により、先に説明した画像符号化装置 1 0 0 で生成された、符号化ビットストリーム、すなわち、アプリケーションの要求仕様に応じて演算精度や実装コストの異なる復号処理の切り替えを可能にしたビットストリームを復号することができる。 10

【 0 0 9 2 】

なお、本実施形態では、係数レンジを逆量子化処理や逆変換処理の結果となる係数の取り得る値の範囲として説明したが、それ以外の復号処理の結果となる係数の取り得る値の範囲として用いても構わない、例えば、符号化側と同様、B D P C M 処理においてこの係数レンジを適用しても構わない。

【 0 0 9 3 】

$$\begin{aligned} d z [x] [y] &= \text{C l i p 3} (\text{C o e f f M i n}, \text{C o e f f M a x}, \\ &\quad d z [x - 1] [y] + d z [x] [y]) \dots (2) \end{aligned}$$

(ただし、C l i p 3 (a , b , c) は値 c を最小値 a および最大値 b でクリップする処理を示す。)

上記の式 (2) は B D P C M の復号処理において用いられる計算式の一つであり、量子化係数 d z [x] [y] の再生に左隣の量子化係数 d z [x - 1] [y] に差分値を加算し、係数レンジでクリップ処理をしたものである。式 (1) 同様、式 (2) の C o e f f M i n および C o e f f M a x は、図 8 の最小係数値および最大係数値が対応している。係数レンジ情報が 0 、すなわち固定係数レンジが用いられていた場合、式 (2) の出力である量子化係数 d z [x] [y] は - 3 2 7 6 8 ~ 3 2 7 6 7 の範囲をとり、符号付き 16 ビットで表現することができる。この場合、以降の復号処理である逆量子化処理において、16 ビットの乗算・加算命令などが使えることになるため、実装コストを抑えられるといったメリットがある。一方で係数レンジ情報が 1 、すなわち高精度係数レンジが選択されている場合、逆量子化処理などの以降の復号処理における実装コストは高くなるが、高演算精度の復号処理を実現することができる。結果として、符号化側で圧縮効率を高め生成されたビットストリームを、より高画質で復号することができる。 30

【 0 0 9 4 】

上記実施形態の画像符号化装置 1 0 0 および画像復号装置 2 0 0 が有する各処理部はハードウェアでもって構成しているものとして説明した。しかし、これらの図に示した各処理部で行う処理をコンピュータプログラムでもって構成しても良い。

【 0 0 9 5 】

図 5 は、上記実施形態に係る画像符号化装置 1 0 0 、画像復号装置 2 0 0 に適用可能なコンピュータのハードウェアの構成例を示すブロック図である。

【 0 0 9 6 】

C P U 5 0 1 は、R A M 5 0 2 や R O M 5 0 3 に格納されているコンピュータプログラムやデータを用いてコンピュータ全体の制御を行うと共に、上記実施形態に係る画像符号化装置 1 0 0 または画像復号装置 2 0 0 が行うものとして上述した各処理を実行する。即ち、C P U 5 0 1 は、図 1 、図 2 に示した各処理部として機能することになる。 40

【 0 0 9 7 】

R A M 5 0 2 は、外部記憶装置 5 0 6 、I / F (インターフェース) 5 0 7 を介して外部から取得したデータなどを一時的に記憶するためのエリアを有する。更に、R A M 5 0 2 は、C P U 5 0 1 が各種の処理を実行する際に用いるワークエリアとしても利用される。R A M 5 0 2 は、例えば、フレームメモリとして割り当てたり、その他の各種のエリアを適宜提供したりすることができる。 50

【0098】

R O M 5 0 3 には、本コンピュータの設定データや、ブートプログラムなどが格納されている。操作部 5 0 4 は、キーボードやマウスなどにより構成されており、本コンピュータのユーザが操作することで、各種の指示を C P U 5 0 1 に対して入力することができる。表示部 5 0 5 は、C P U 5 0 1 による処理結果を表示する。また表示部 5 0 5 は例えば液晶ディスプレイで構成される。

【0099】

外部記憶装置 5 0 6 は、ハードディスクドライブ装置に代表される、大容量情報記憶装置である。外部記憶装置 5 0 6 には、O S (オペレーティングシステム) や、図 1、図 2 に示した各部の機能を C P U 5 0 1 に実現させるためのコンピュータプログラム (アプリケーションプログラム) が保存されている。更には、外部記憶装置 5 0 6 には、処理対象としての各画像データが保存されていても良い。

10

【0100】

外部記憶装置 5 0 6 に保存されているコンピュータプログラムやデータは、C P U 5 0 1 による制御に従って適宜、R A M 5 0 2 にロードされ、C P U 5 0 1 による処理対象となる。I / F 5 0 7 には、L A N やインターネット等のネットワーク、投影装置や表示装置などの他の機器を接続することができ、本コンピュータはこのI / F 5 0 7 を介して様々な情報を取得したり、送出したりすることができる。5 0 8 は上述の各部を繋ぐバスである。

20

【0101】

上記構成において、本装置に電源が投入されると、C P U 5 0 1 は R O M 5 0 3 に格納されたブートプログラムを実行し、外部記憶装置 5 0 6 に格納されたO S を R A M 5 0 2 にロードし実行する。そして、C P U 5 0 1 は、O S の制御下にて、外部記憶装置 5 0 6 から符号化、或いは、復号に係るアプリケーションプログラムを R A M 5 0 2 にロードし、実行する。この結果、C P U 5 0 1 は、図 1 或いは図 2 の各処理部として機能し、本装置が画像符号化装置、或いは、画像復号装置として機能することになる。

【0102】**(その他の実施例)**

本発明は、上述の実施形態の 1 以上の機能を実現するプログラムを、ネットワーク又は記憶媒体を介してシステム又は装置に供給し、そのシステム又は装置のコンピュータにおける 1 つ以上のプロセッサーがプログラムを読み出し実行する処理でも実現可能である。また、1 以上の機能を実現する回路 (例えば、A S I C) によっても実現可能である。

30

【符号の説明】**【0103】**

- 1 0 0 画像符号化装置
- 1 0 1 入力端子
- 1 0 2 ブロック分割部
- 1 0 3 係数レンジ情報生成部
- 1 0 4 予測部
- 1 0 5 変換・量子化部
- 1 0 6 逆量子化・逆変換部
- 1 0 7 画像再生部
- 1 0 8 フレームメモリ
- 1 0 9 インループフィルタ部
- 1 1 0 符号化部
- 1 1 1 統合符号化部
- 1 1 2 出力端子
- 2 0 0 画像復号装置
- 2 0 1 入力端子
- 2 0 2 分離復号部

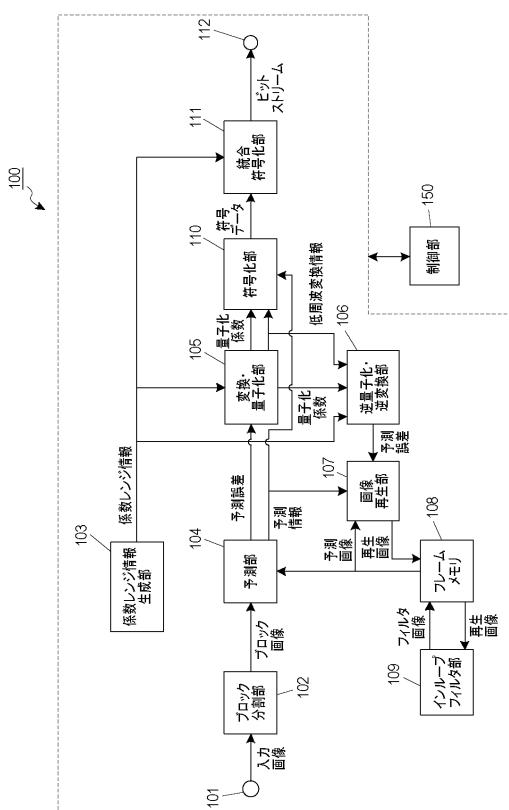
40

50

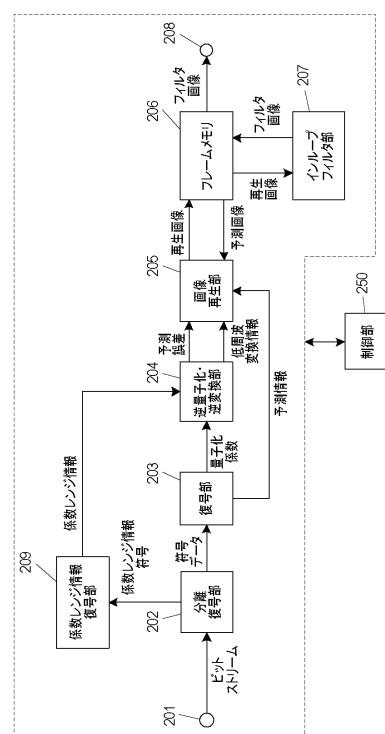
- 203 復号部
 204 逆量子化・逆変換部
 205 画像再生部
 206 フレームメモリ
 207 インループフィルタ部
 208 出力端子
 209 系数レンジ情報復号部

【図面】

【図1】



【図2】



10

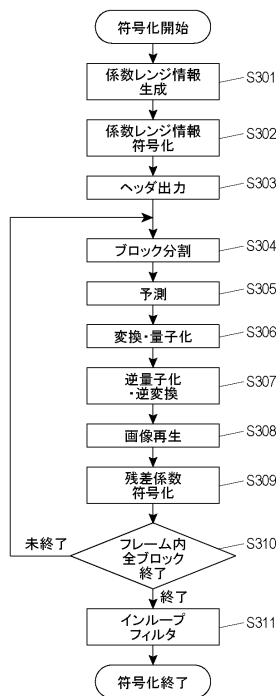
20

30

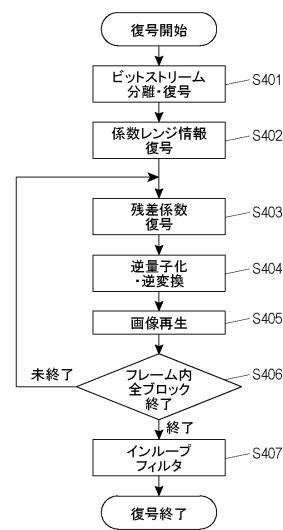
40

50

【図3】



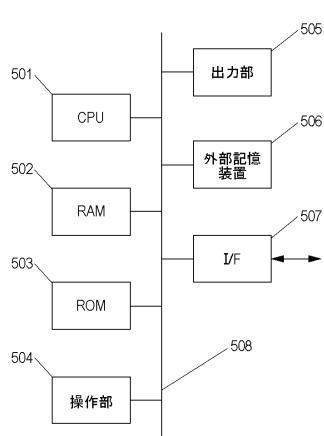
【図4】



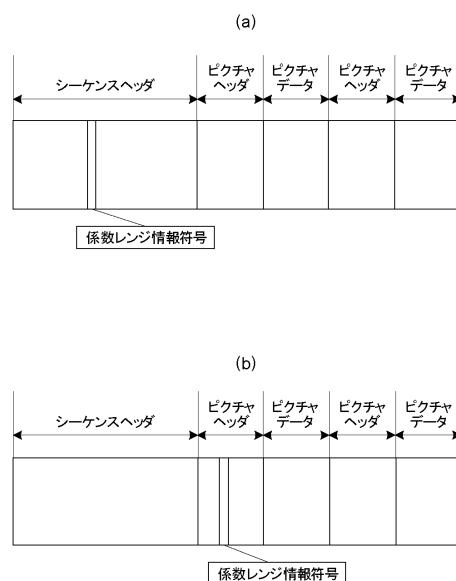
10

20

【図5】



【図6】

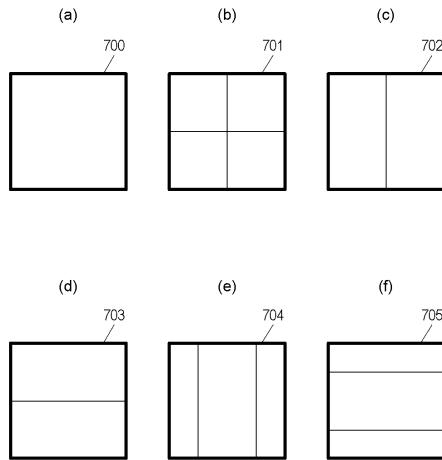


30

40

50

【図 7】



【図 8】

係数レンジ情報	入力／出力画像 ビット深度	最小係数値	最大係数値
0	8	-32768 (= -2^15)	32767 (= 2^15-1)
0	9	-32768 (= -2^15)	32767 (= 2^15-1)
0	10	-32768 (= -2^15)	32767 (= 2^15-1)
0	11	-32768 (= -2^15)	32767 (= 2^15-1)
0	12	-32768 (= -2^15)	32767 (= 2^15-1)
0	13	-32768 (= -2^15)	32767 (= 2^15-1)
0	14	-32768 (= -2^15)	32767 (= 2^15-1)
0	15	-32768 (= -2^15)	32767 (= 2^15-1)
0	16	-32768 (= -2^15)	32767 (= 2^15-1)
1	8	-32768 (= -2^15)	32767 (= 2^15-1)
1	9	-65536 (= -2^16)	65535 (= 2^16-1)
1	10	-131072 (= -2^17)	131071 (= 2^17-1)
1	11	-262144 (= -2^18)	262143 (= 2^18-1)
1	12	-524288 (= -2^19)	524287 (= 2^19-1)
1	13	-1048576 (= -2^20)	1048575 (= 2^20-1)
1	14	-2097152 (= -2^21)	2097151 (= 2^21-1)
1	15	-4194304 (= -2^22)	4194303 (= 2^22-1)
1	16	-8388608 (= -2^23)	8388607 (= 2^23-1)

10

20

30

40

50

フロントページの続き

キヤノン株式会社内

審査官 岩井 健二

(56)参考文献 国際公開第2017/195666 (WO, A1)

特表2016-519514 (JP, A)

特開2014-131172 (JP, A)

Benjamin Bross, Jianle Chen, Shan Liu, and Ye-Kui Wang , Versatile Video Coding (Draft 8)
, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11
, JVET-Q2001 (version 15) , 17th Meeting: Brussels, BE , 2020年03月12日 , pp. 132-133
,308-313

(58)調査した分野 (Int.Cl. , DB名)

H 04 N 19/00 - 19/98