

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

| | |
|--|---|
| (51) Int. Cl. ⁵ H03K 19/00 | (11) 공개번호 특 1993-0003556 |
| | (43) 공개일자 1993년 02월 24일 |
| (21) 출원번호 | 특 1992-0011735 |
| (22) 출원일자 | 1992년 07월 02일 |
| (30) 우선권주장 | 07/725,286 1991년 07월 03일 미국(US) |
| (71) 출원인 | 내쇼날 세미컨덕터 코퍼레이션 존 엠. 클락 |
| (72) 발명자 | 미합중국, 캘리포니아 95052, 산타 클라라, 2900 세미컨덕터 드라이브 윌리엄 에드워드 밀러 미합중국, 캘리포니아 95032, 로스 가토스, 134 피드몬트 코트 프랭클린 사이-와이 호 |
| (74) 대리인 | 미합중국, 캘리포니아 94070, 산 카를로스, 290 클럽톤 애버뉴 목돈상, 목영동 |
| 심사청구 : 없음 | |

(54) 점진적 턴-온 특성의 CMOS 구동기

요약

내용 없음.

대표도

도 1

명세서

[발명의 명칭]

점진적 턴-온 특성의 CMOS 구동기

[도면의 간단한 설명]

제1도는 본 발명에 따른 CMOS 구동기의 회로도,

제2A-2E도들은 제1도에서 회로의 여러 노드들에 존재하는 파형들을 도시한 도면.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

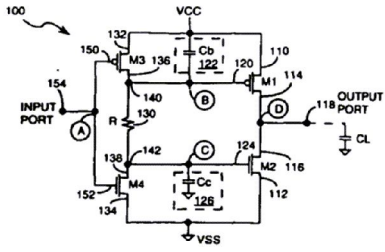
청구항 1

입력신호를 수신하는 입력 포트, 및 출력 신호를 제공하는 출력포트; 제1전원 및 제2전원 사이에 직렬로 연결된 출력 PMOS소자 및 출력 NMOS소자를 포함하며, 상기 PMOS 및 NMOS출력소자들 각각이 게이트 및 상기 출력포트에 연결된 출력도선을 포함하는 CMOS반전기; 및 상기 출력소자 각각을 오프시보다 좀더 천천히 온되도록 구동하기 위하여, 상기 PMOS 및 NMOS 출력소자들의 상기 입력포트 및 상기 게이트간에 연결된 지연수단; 이상을 포함하며, 여기서 상기 출력 포트에서의 상기 출력신호가 상기 지연수단이 없는 CMOS구동기에 의해 생성되는 출력 신호에 비해서 증가된 전이시간들 및 감소된 조파성분을 갖는 집적회로 CMOS 구동기.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1



도면2

