

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成16年7月15日(2004.7.15)

【公開番号】特開2002-366095(P2002-366095A)

【公開日】平成14年12月20日(2002.12.20)

【出願番号】特願2002-35554(P2002-35554)

【国際特許分類第7版】

G 09 G 3/28

G 09 G 3/20

H 02 M 7/48

H 04 N 5/66

// H 02 M 3/00

【F I】

G 09 G 3/28 J

G 09 G 3/20 6 1 1 C

G 09 G 3/20 6 2 1 G

G 09 G 3/20 6 2 4 L

H 02 M 7/48 Z

H 04 N 5/66 Z

H 02 M 3/00 E

【手続補正書】

【提出日】平成15年6月19日(2003.6.19)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

表示パネルの電極から電荷を回収するための回収用容量性素子に接続されるスイッチング手段と、前記スイッチング手段に接続される配線手段と、前記スイッチング手段の寄生容量と前記配線手段のインダクタンス成分とのLC共振の共振周波数を低減するために前記スイッチング手段に並列に接続される周波数低減手段とを備え、

前記スイッチング手段および前記配線手段を介して前記回収用容量性素子から前記表示パネルの電極に電荷を供給する、または前記表示パネルの電極から前記回収用容量性素子に電荷を回収する構成とした駆動回路。

【請求項2】

表示パネルの電極から電荷を回収するための回収用容量性素子に接続されるトランジスタと、前記トランジスタに接続される配線手段と、前記トランジスタの寄生容量と前記配線手段のインダクタンス成分とのLC共振の共振周波数を低減するために前記トランジスタのソース・ドレイン間に並列に接続される周波数低減手段とを備え、

前記トランジスタ及び前記配線手段を介して前記表示パネルの電極に前記回収用容量性素子から電荷を供給する、又は前記表示パネルの電極から前記回収用容量性素子に電荷を回収する構成とした駆動回路。

【請求項3】

周波数低減手段は、共振周波数を30MHz未満に低減する構成とした請求項1または請求項2のいずれかに記載の駆動回路。

【請求項4】

周波数低減手段は、容量性素子を含む構成とした請求項1または請求項2のいずれかに記載の駆動回路。

【請求項5】

周波数低減手段は、コンデンサである請求項1または請求項2のいずれかに記載の駆動回路。

【請求項6】

表示パネルと、前記表示パネルの電極を駆動する請求項1～請求項5のいずれかに記載の駆動回路とを備えた表示装置。