(19) **日本国特許庁(JP)**

審查請求日

(12) 特 許 公 報(B2)

(11)特許番号

特許第4825172号 (P4825172)

(45) 発行日 平成23年11月30日(2011.11.30)

(24) 登録日 平成23年9月16日 (2011.9.16)

| (51) Int.Cl. | | FI | | |
|--------------|-----------|------------|------|--|
| HO1L 21/60 | (2006.01) | HO1L 21/60 | 301L | |
| HO1L 25/065 | (2006.01) | HO1L 25/08 | Z | |
| HO1L 25/07 | (2006.01) | GO1B 11/00 | Н | |
| HO1L 25/18 | (2006.01) | | | |
| GO1B 11/00 | (2006.01) | | | |

請求項の数 7 (全 17 頁)

(21) 出願番号 特願2007-152642 (P2007-152642)

(22) 出願日 平成19年6月8日 (2007.6.8)

(65) 公開番号 特開2008-306040 (P2008-306040A) (43) 公開日 平成20年12月18日 (2008.12.18)

平成21年7月23日 (2009.7.23)

||(73)特許権者 000146722 ||株式会社新川

東京都武蔵村山市伊奈平2丁目51番地の

1

||(74)代理人 100075258

弁理士 吉田 研二

|(74)代理人 100096976

弁理士 石田 純

|(72)発明者 早田 滋

東京都武蔵村山市伊奈平2丁目51番地の

1 株式会社新川内

審査官 越本 秀幸

最終頁に続く

(54) 【発明の名称】ボンディング装置用撮像装置及び撮像方法

(57)【特許請求の範囲】

【請求項1】

被写体であるリードフレームまたは基板とリードフレームまたは基板に取り付けられた 多段積層半導体チップとの画像を取得するボンディング装置用撮像装置であって、

第1のレンズを経て共通の撮像面に至り、第1のレンズからの距離が異なる位置にある 複数の被写体撮像範囲に対応して第1のレンズから共通の撮像面までの光路長が異なる複 数の光路を有する第1の光学系と、

第1の光学系の複数の光路の内の1つの光路を開放し、他の光路を遮断する光路切り替え手段と、

第1のレンズの被写体側で第1の光学系から分岐し、第1のレンズよりも倍率の低い第2のレンズを経て撮像面に至る光路を有し、第1の光学系の視野よりも広い視野を備える第2の光学系と、

第1の光学系の共通の撮像面に設けられリードフレームまたは基板に取り付けられた多段積層半導体チップの各層の画像を取得する撮像素子と、第2の光学系の撮像面に設けられリードフレームまたは基板の画像を取得する撮像素子と、

を有することを特徴とするボンディング装置用撮像装置。

【請求項2】

被写体であるリードフレームまたは基板とリードフレームまたは基板に取り付けられた 多段積層半導体チップとの画像を取得するボンディング装置用撮像装置であって、

被写体側レンズと第1の撮像面側レンズとを経て共通の撮像面に至り、被写体側レンズ

からの距離が異なる位置にある複数の被写体撮像範囲に対応し<u>て被</u>写体側レンズから共通 の撮像面までの光路長が異なる複数の光路を有する第1の光学系と、

第1の光学系の複数の光路の内の1つの光路を開放し、他の光路を遮断する光路切り替え手段と、

被写体側レンズと第1の撮像面側レンズとの間で第1の光学系から分岐し、被写体側レンズと第1の撮像面側レンズとの合成レンズ倍率よりも、被写体側レンズとの合成レンズ倍率が低い第2の撮像面側レンズを経て撮像面に至る光路を有し、第1の光学系の視野よりも広い視野を備える第2の光学系と、

第1の光学系の共通の撮像面に設けられリードフレームまたは基板に取り付けられた多段積層半導体チップの各層の画像を取得する撮像素子と、第2の光学系の撮像面に設けられリードフレームまたは基板の画像を取得する撮像素子と、

を有することを特徴とするボンディング装置用撮像装置。

【請求項3】

請求項1または2に記載のボンディング装置用撮像装置であって、

光路切り替え手段は、撮像する多段積層半導体チップの各層の高さ位置に応じて複数の 光路を切り替えること、

を特徴とするボンディング装置用撮像装置。

【請求項4】

請求項2に記載のボンディング装置用撮像装置であって、

第1の光学系は、第1の撮像面側レンズ<u>と撮</u>像面との間の光路に、光路に沿った方向に 取り付け位置を可変とした光路長調整用手段を有すること

を特徴とするボンディング装置用撮像装置。

【請求項5】

請求項4に記載のボンディング装置用撮像装置であって、

光路長調整用手段は、光路長調整用レンズまたは透過性のガラス、プラスチック、セラミックスであること、

を特徴とするボンディング装置用撮像装置。

【請求項6】

第1のレンズを経て共通の撮像面に至り、第1のレンズからの距離が異なる位置にある複数の被写体撮像範囲に対応して第1のレンズから共通の撮像面までの光路長が異なる複数の光路を有する第1の光学系と、第1の光学系の複数の光路の内の1つの光路を開放し、他の光路を遮断する光路切り替え手段と、第1のレンズの撮像面側で第1の光学系から分岐し、第1のレンズよりも倍率の低い第2のレンズを経て撮像面に至る光路を有し、第1の光学系の視野よりも広い視野を備える第2の光学系と、第1の光学系の共通の撮像面に設けられる撮像素子と、を備えるボンディング装置用撮像装置によって、被写体であるリードフレームまたは基板とリードフレームまたは基板に取り付けられた多段積層半導体チップの各層との画像を取得する撮像方法であって、

第2の光学系の視野をリードフレーム面または基板面でスキャンさせ、第2の光学系の 撮像面に設けられる撮像素子によっ<u>て多</u>段積層半導体チップの<u>各層の</u>全周の各リードを含 むリードフレームまたは基板の画像を取得するリード画像撮像工程と、

多段積層半導体チップの各層の高さ位置に応じて光路切り替え手段によって開放されるいずれか1つの第1の光学系の光路を経て第1の光学系の撮像面に結像する多段積層半導体チップの各層の画像を第1の光学系の撮像素子によって取得する半導体チップ撮像工程

を含むことを特徴とする撮像方法。

【請求項7】

被写体側レンズと第1の撮像面側レンズとを経て共通の撮像面に至り、被写体側レンズからの距離が異なる位置にある複数の被写体撮像範囲に対応して第1の撮像面側レンズから共通の撮像面までの光路長が異なる複数の光路を有する第1の光学系と、第1の光学系

10

20

30

40

の複数の光路の内の1つの光路を開放し、他の光路を遮断する光路切り替え手段と、被写 体側レンズと第1の撮像面側レンズとの間で第1の光学系から分岐し、被写体側レンズと 第1の撮像面側レンズとの合成レンズ倍率よりも被写体側レンズとの合成レンズ倍率が低 い第2の撮像面側レンズを経て撮像面に至る光路を有し、第1の光学系の視野よりも広い 視野を備える第2の光学系と、第1の光学系の共通の撮像面に設けられる撮像素子と、第 2の光学系の撮像面に設けられる撮像素子と、を備えるボンディング装置用撮像装置によ って、被写体であるリードフレームまたは基板とリードフレームまたは基板に取り付けら れた多段積層半導体チップの各層との画像を取得する撮像方法であって、

第2の光学系の視野をリードフレーム面または基板面でスキャンさせ、第2の光学系の 撮像面に設けられる撮像素子によって多段積層半導体チップの各層の全周の各リードを含 むリードフレームまたは基板の画像を取得するリード画像撮像工程と、

多段積層半導体チップの各層の高さ位置に応じて光路切り替え手段によって開放される いずれか1つの第1の光学系の光路を経て第1の光学系の撮像面に結像する多段積層半導 体チップの各層の画像を第1の光学系の撮像素子によって取得する半導体チップ撮像工程

を含むことを特徴とする撮像方法。

【発明の詳細な説明】

【技術分野】

[00001]

本発明は、ボンディング装置用撮像装置の構造及びそのボンディング装置用撮像装置を 用いる撮像方法に関する。

【背景技術】

[0002]

半導体装置の組立においては、ウェハから取り出した半導体チップをリードフレームま たは基板の上にボンディングするダイボンディング工程と、リードフレームまたは基板上 にボンディングされた半導体チップのパッドとリードフレームまたは基板のリードとの間 をワイヤによって接続するワイヤボンディング工程とがある。ワイヤボンディングは、キ ャピラリ等のワイヤを挿通したボンディングツールをリードまたはパッドの第1ボンド点 に押し付けると共に超音波加振によって圧着させ、第1ボンド点から対応するパッドまた はリードに向かってワイヤをルービングさせ、対応するパッドまたはリードの第2ボンド 点に押し付けると共に超音波加振によって圧着させることによってパッドとリードとの間 をワイヤによって接続するものである。ワイヤボンディングは微小面積のパッドとリード との間を正確に接続することが必要であることから、キャピラリなどのボンディングツー ルの先端を正確にパッド及びリード上に押し付けることが必要である。

[0003]

ところが、リードフレームまたは基板への半導体チップのボンディング位置にはバラツ キが出ることが多いので、位置関係を補正しない場合にはボンディング品質の低下を招く 場合があった。

[0004]

そこで、ワイヤボンディングを行う前に、パッド及びリードの画像をカメラによって撮 40 像し、その画像を処理して特定パターンを二値化画像として読み取り、パッド及びリード の位置の検出及び検出結果による位置補正が行われている。

[0005]

しかし、半導体装置の大型化、多ピン化によって、半導体チップの表面とリードとの段 差が大きくなってくると、半導体チップ表面のパッドとリードフレームまたは基板表面の リードとが同時にカメラの被写界深度内に入らなくなり、いずれか一方の画像がボケてし まい位置検出ができなくなることがある。

[0006]

このため、同一視野でチップ側とリード側にそれぞれ焦点を合わせた2台のカメラを設 け、それぞれのカメラでチップ側とリード側との画像を取得し、その画像に基づいて位置 10

20

検出を行う方法が提案されている(例えば、特許文献1参照)。

[0007]

また、チップ側、リード側をそれぞれ被写界深度内に含むような光路長の異なる2系統の光路を有する光学系に光路を切り替えるシャッタを設け、シャッタによって光路を切り替えて各光路を介してチップ側、リード側それぞれの画像を共通のカメラで撮像する方法が提案されている(例えば、特許文献2参照)。

[00008]

また、半導体チップとリードとの互いに異なる高さ位置の画像を3台のカメラを用いて 撮像する方法が提案されている(例えば、特許文献3参照)。

[0009]

【特許文献1】特開平2-301148号公報

【特許文献2】特許第3272640号明細書

【特許文献3】特開平5-332739号公報

【発明の開示】

【発明が解決しようとする課題】

[0010]

ところで、近年の半導体装置の大容量化、省スペース化の要求の中、半導体チップをリードフレームに多段に積層する多段積層型の半導体装置が製造されるようになってきている。このように半導体チップを多段積層すると半導体チップの高さ方向の段差が大きくなるので、より大きな高さ方向の段差に対応することができる撮像装置が必要となってきている。また、省スペース化の要求によって、半導体チップのパッドのピッチがますます狭くなると共にパッドのサイズがますます小さくなってきている。このため、ワイヤボンディングの前のパッドの位置を正確に検出するため、撮像精度を上げることが必要で、このため倍率の高い撮像装置が必要となってきている。

[0011]

一方、リードフレームは半導体チップよりも寸法精度が低く、リード位置のバラツキが大きい場合が多い。このため、各半導体チップとリードフレームとの間のワイヤボンディングを行う前に、各半導体チップのパッドと接続される全リードを含む画像を取得して全リードの位置を検出することが必要となる。

[0012]

特許文献 1~3に記載された従来技術によってこのような要求に対応しようとすると、より高倍率で視野の狭い光学系を複数組み合わせることが必要となるが、高倍率の光学系を用いると各光学系で撮像することのできる視野が狭くなる。ところが、リードは半導体チップの周囲に配置されており、リード位置検出のために必要な画像取得範囲が広く、この広い領域を視野の狭い光学系を用いて半導体チップ毎あるいは各層毎に撮像するとリード位置の検出に必要な時間が長くなってしまい、ワイヤボンディングの高速化に対応することができないという問題がある。逆に、特許文献 1~3に記載された従来技術を用いてあまり倍率の高くない光学系を複数組み合わせると、リード位置の検出時間はあまり長くならないものの、パッドの撮像精度があまり高くならず、狭いピッチで配置されたパッドの位置を正確に検出することができない場合があるという問題がある。

[0013]

つまり、高さ方向の段差の大きな半導体チップを精度良く撮像することとリードフレームの撮像時間の短縮を図りワイヤボンディングの高速化に対応することは相反する要求であり、特許文献 1~3に記載された従来技術ではこのような相反する要求を満たすことはできなかった。

[0014]

本発明は、高さ方向の段差の大きな半導体チップを精度良く撮像すると共にリードフレームの撮像時間の短縮を図ることを目的とする。

【課題を解決するための手段】

[0015]

10

20

30

本発明のボンディング装置用撮像装置は、被写体であるリードフレームまたは基板とリードフレームまたは基板に取り付けられた多段積層半導体チップとの画像を取得するボンディング装置用撮像装置であって、第1のレンズを経て共通の撮像面に至り、第1のレンズからの距離が異なる位置にある複数の被写体撮像範囲に対応して第1のレンズから共通の撮像面までの光路長が異なる複数の光路を有する第1の光学系と、第1の光学系の複数の光路の内の1つの光路を開放し、他の光路を遮断する光路切り替え手段と、第1のレンズの被写体側で第1の光学系から分岐し、第1のレンズよりも倍率の低い第2のレンズを経て撮像面に至る光路を有し、第1の光学系の視野よりも広い視野を備える第2の光学系と、第1の光学系の共通の撮像面に設けられリードフレームまたは基板に取り付けられた多段積層半導体チップの各層の画像を取得する撮像素子と、を有することを特徴とする

10

[0016]

本発明のボンディング装置用撮像装置は、被写体であるリードフレームまたは基板とリードフレームまたは基板に取り付けられた多段積層半導体チップとの画像を取得するボンディング装置用撮像装置であって、被写体側レンズと第1の撮像面側レンズとを経て共通の撮像面に至り、被写体側レンズからの距離が異なる位置にある複数の被写体撮像範囲に対応して被写体側レンズから共通の撮像面までの光路長が異なる複数の光路を有する第1の光学系と、第1の光学系の複数の光路の内の1つの光路を開放し、他の光路を遮断する光路切り替え手段と、被写体側レンズと第1の撮像面側レンズとの間で第1の光学系が低い第1の撮像面側レンズとの間で第1の光学系体側レンズとの合成レンズ倍率よりも、被写体側レンズとの合成レンズ倍率よりも、被写体側レンズとの合成レンズ倍率よりも、被写体側レンズとの合成レンズ倍率が低い第2の撮像面側レンズを経て撮像面に至る光路を有し、第1の光学系の視野よりも広い視野を備える第2の光学系と、第1の光学系の共通の撮像面に設けられリードフレームまたは基板に取り付けられた多段積層半導体チップの各層の画像を取得する撮像素子と、を有することを特徴とする。

20

[0017]

本発明のボンディング装置用撮像装置において、光路切り替え手段は、撮像する多段積層半導体チップの各層の高さ位置に応じて複数の光路を切り替えること、としても好適であるし、第1の光学系は、第1の撮像面側レンズと撮像面との間の光路に、光路に沿った方向に取り付け位置を可変とした光路長調整用手段を有すること、としても好適であるし、光路長調整用手段は、光路長調整用レンズまたは透過性のガラス、プラスチック、セラミックスであること、としても好適である。

30

[0018]

本発明の撮像方法は、第1のレンズを経て共通の撮像面に至り、第1のレンズからの距離が異なる位置にある複数の被写体撮像範囲に対応して第1のレンズから共通の撮像面までの光路長が異なる複数の光路を有する第1の光学系と、第1の光学系の複数の光路の内の1つの光路を開放し、他の光路を遮断する光路切り替え手段と、第1のレンズの撮像面側で第1の光学系から分岐し、第1のレンズよりも倍率の低い第2のレンズを経て撮像面に至る光路を有し、第1の光学系の視野よりも広い視野を備える第2の光学系と、第1の光学系の共通の撮像面に設けられる撮像素子と、第2の光学系の撮像面に設けられる撮像素子と、を備えるボンディング装置用撮像装置によって、被写体であるリードフレームまたは基板に取り付けられた多段積層半導体チップの各層との画像を取得する撮像方法であって、

40

第2の光学系の視野をリードフレーム面または基板面でスキャンさせ、第2の光学系の 撮像面に設けられる撮像素子によっ<u>て多</u>段積層半導体チップ<u>の各層</u>の全周の各リードを含 むリードフレームまたは基板の画像を取得するリード画像撮像工程と、

多段積層半導体チップの各層の高さ位置に応じて光路切り替え手段によって開放されるいずれか1つの第1の光学系の光路を経て第1の光学系の撮像面に結像する多段積層半導体チップの各層の画像を第1の光学系の撮像素子によって取得する半導体チップ撮像工程

と、を含むことを特徴とする。

[0019]

本発明の撮像方法は、被写体側レンズと第1の撮像面側レンズとを経て共通の撮像面に 至り、被写体側レンズからの距離が異なる位置にある複数の被写体撮像範囲に対応して第 1の撮像面側レンズから共通の撮像面までの光路長が異なる複数の光路を有する第1の光 学系と、第1の光学系の複数の光路の内の1つの光路を開放し、他の光路を遮断する光路 切り替え手段と、被写体側レンズと第1の撮像面側レンズとの間で第1の光学系から分岐 し、被写体側レンズと第1の撮像面側レンズとの合成レンズ倍率よりも被写体側レンズと の合成レンズ倍率が低い第2の撮像面側レンズを経て撮像面に至る光路を有し、第1の光 学系の視野よりも広い視野を備える第2の光学系と、第1の光学系の共通の撮像面に設け られる撮像素子と、第2の光学系の撮像面に設けられる撮像素子と、を備えるボンディン グ装置用撮像装置によって、被写体であるリードフレームまたは基板とリードフレームま たは基板に取り付けられた多段積層半導体チップの各層との画像を取得する撮像方法であ って、第2の光学系の視野をリードフレーム面または基板面でスキャンさせ、第2の光学 系の撮像面に設けられる撮像素子によって多段積層半導体チップの各層の全周の各リード を含むリードフレームまたは基板の画像を取得するリード画像撮像工程と、多段積層半導 体チップの各層の高さ位置に応じて光路切り替え手段によって開放されるいずれか1つの 第1の光学系の光路を経て第1の光学系の撮像面に結像する多段積層半導体チップの各層 の画像を第1の光学系の撮像素子によって取得する半導体チップ撮像工程と、を含むこと を特徴とする。

【発明の効果】

[0020]

本発明は、高さ方向の段差の大きな半導体チップを精度良く撮像すると共にリードフレームおよび基板の撮像時間の短縮を図ることができるという効果を奏する。

【発明を実施するための最良の形態】

[0021]

以下、本発明をワイヤボンダに適用した場合の好適な実施形態について図面を参照しながら説明する。以下の説明ではリードフレーム61の送り方向をX方向、リードフレーム61の幅方向をY方向、高さ方向をZ方向として説明する。図1に示すように、ワイヤボンダ10はXYテーブル12の上に取り付けられてXY方向に自在に移動することができるボンディングへッド11の中に取付けられたZ方向駆動機構18を備えている。Z方向駆動機構18には超音波ホーン13とクランパ15とが取付けられ、超音波ホーン13の先端にはキャピラリ14が取付けられている。キャピラリ14にはワイヤ16が挿通され、ワイヤ16はスプール17から供給されるように構成されている。そして、ボンディングへッド11にはボンディング装置用撮像装置21が固定されている。

[0022]

ワイヤボンダ 1 0 の図示しないフレームには、ダイボンディング工程において半導体チップ 6 3 が取り付けられたリードフレーム 6 1 をガイドするガイドレール 8 1 a , 8 1 b と、リードフレーム 6 1 を真空吸着するボンディングステージ 8 3 が取り付けられている

[0023]

ワイヤボンダ10は、ボンディング装置用撮像装置21によって取得した画像によって半導体チップ63とリードフレーム61との位置を検出し、XYテーブル12によってキャピラリ14の位置を半導体チップ63上のパッドの位置に合うように移動させた後、Z方向駆動機構18を動作させて超音波ホーン13の先端に取り付けられたキャピラリ14をZ方向に駆動し、キャピラリ14に挿通したワイヤ16によって半導体チップ63のパッドとリードフレーム61のリードとの間にワイヤ16をボンディングしていく。

[0024]

ワイヤボンダ 1 0 は、 1 つの半導体チップ 6 3 のパッドとリードフレーム 6 1 のリードとのボンディングが終了したら、 X Y テーブル 1 2 によってキャピラリ 1 4 を次のパッド

10

20

30

40

20

30

40

50

の上に移動させ、上記と同様に各パッドとリードとの間をワイヤ16によってボンディングする。そして、1つの半導体チップ63の全てのパッドをワイヤ16によってリードフレーム61の各リードと接続したら、次の半導体チップ63がボンディング位置に来るようにリードフレーム61が搬送される。ボンディング装置用撮像装置21はこの半導体チップ63とリードフレーム61との画像を取得し、取得した画像に基づいてキャピラリ14の位置決めを行い、ワイヤボンディングを行う。

[0025]

図2に示すようにボンディング装置用撮像装置21は、被写体である半導体チップ63あるいはリードフレーム61からの光を導入する導入部22と、内部にレンズあるいはミラーなどの光学部品を備え、導入部22に入った光を導く鏡筒23と、鏡筒23に取り付けられ、鏡筒23を通ってきた光を受ける撮像素子を含むカメラ24,26とを備えている。

[0026]

図3に示すように、ボンディング装置用撮像装置21は、被写体である半導体チップ6 3またはリードフレーム61から導入部22を経由してハーフミラー41と高倍率レンズ 3 4 を経てハーフミラー 4 2 a を透過して光路切り替え手段であるシャッタ 9 0 を経てハ ーフミラー42bを透過して撮像面36に至る第1の高倍率光路51と、被写体である半 導体チップ63またはリードフレーム61から導入部22を経由してハーフミラー41と 高倍率レンズ34とを経てハーフミラー42aで反射して第1の高倍率光路51と分岐し 、ミラー43aで反射した後シャッタ90を経てミラー43bとハーフミラー42bで反 射して第1の高倍率光路と合流して共通の撮像面36に至る第2の高倍率光路52とを備 える第1の光学系である高倍率光学系と、被写体である半導体チップ63またはリードフ レーム61から導入部22を経由して、高倍率レンズ34の被写体側のハーフミラー41 で反射して高倍率光学系と分岐し、ミラー44で反射して低倍率レンズ35を経て撮像面 38に至る低倍率光路53を備える第2の光学系である低倍率光学系を有している。シャ ッタ90は第1の高倍率光路51または第2の高倍率光路52のいずれか一方を開放し他 方を遮断する羽根92と羽根92を回転させるモータ91とを備えており、モータ91に よって羽根92を回転させることによって第1の高倍率光路51または第2の高倍率光路 5 2 のうちのいずれか一方の光路によって撮像を行うことができるように構成されている 。光路切り替え手段は、第1、第2の高倍率光路51,52を切り替えることができれば 上記のようにモータ91によって羽根92を回転させて光路の切り替えを行うシャッタ 9 0 に限らず、各高倍率光路 5 1 , 5 2 にそれぞれ印加電圧によって屈折率を変化させる ような電気光学部材を設け、一方を開放、他方を遮断するように動作させるように構成し たものであってもよいし、液晶を用いたシャッタとしてもよい。共通の撮像面36と撮像 面38には、各撮像面36,38に結像した画像を電気信号に変換する共通の撮像素子3 1と撮像素子33が設けられている。撮像素子31,33は多数の画素を含むCCDある いはCOMS素子またはCCD及びCMOS素子などで構成され、画像を各画素の各電気 信号に変換して出力することができるものである。また、高倍率レンズ34、低倍率レン ズ35はそれぞれ単一のレンズであってよいし、収差を補正するように複数のレンズを組 み合わせた各レンズ群として構成してもよい。

[0027]

第2の高倍率光路52の高倍率レンズ34から撮像面36までの距離は第1の高倍率光路51の高倍率レンズ34から撮像面36までの距離よりも長くなるように構成されている。このため、第2の高倍率光路52は高倍率レンズ34から被写体である半導体チップ63までの距離が第1の高倍率光路51の高倍率レンズ34から被写体である半導体チップ63までの距離よりも短い位置にフォーカスの合うフォーカス位置を持つこととなる。

[0028]

図 4 を参照してレンズと撮像面との距離とレンズと被写体までの距離の関係について説明する。図 4 に示すように、レンズ L は、レンズ L から被写体であるフォーカス位置 A $_1$ までの距離を S 、レンズ L から像面 B $_1$ までの距離 S 7 、レンズ L の焦点距離を f とする

と、1/f+1/S=1/S の関係がある。このため、レンズ L の撮像面側にあるレンズ L から像面 B $_2$ までの距離がレンズ L から像面 B $_1$ までの距離 S $_2$ より d S $_3$ だけ長くなると、レンズ L の被写体側にあるレンズ L とフォーカス位置 A $_2$ までの距離は、レンズ L からフォーカス位置 A $_1$ までの距離 S より d S だけ短くなる。ここで、フォーカス位置はその位置にある被写体を撮像面にフォーカスを合わせて結像させる位置である。つまり、レンズ L は、レンズ L の撮像面側のレンズと像面との距離が長くなるとレンズの被写体側にあるレンズとフォーカス位置との距離は短くなるという性質を持っている。このため、レンズ L の撮像面側のレンズ L と像面までの距離を調整することによってレンズ L のフォーカス位置を調整することができる。

[0029]

このレンズ L の動作原理により、図 5 に示す高倍率レンズ 3 4 から撮像面 3 6 までの距離が高倍率レンズ 3 4 から撮像面 3 6 までの距離よりも長い第 2 の高倍率光路 5 2 は、第 1 の高倍率光路 5 1 よりも高倍率レンズ 3 4 から被写体である半導体チップ 6 3 までの距離が短い位置にフォーカスの合うフォーカス位置 A $_2$ を持つこととなる。逆に、高倍率レンズ 3 4 から撮像面 3 6 までの距離が高倍率レンズ 3 4 から撮像面 3 6 までの距離よりも短い第 1 の高倍率光路 5 1 は、第 2 の高倍率光路 5 2 よりも高倍率レンズ 3 4 から被写体である半導体チップ 6 3 までの距離が長い位置にフォーカスの合うフォーカス位置 A $_1$ を持つこととなる。なお、図 5 においては、各レンズ 3 4 、3 5 および各光路 5 1 、5 2 、5 3 以外の光学系については記載を省略している。

[0030]

図5に示すように多段積層半導体装置は、リードフレーム61の上に3層に半導体チップ63a,63b,63cが積層して取り付けられ、各層の半導体チップ63a,63b,63cの各パッド64a,64b,64cとそれに対応するリードフレーム61の各リード62a,62cとがワイヤ16によって接続されている。各半導体チップ63a,63b,63cはそれぞれ厚みを持っており、このため各パッド64a,64b,64cは、相互に高さ方向であるZ方向の段差を持っている。一方、各リード62a,62b,62cはいずれもリードフレーム61の表面に形成されているので、各リード62a,62b,62cは相互の高さ方向であるZ方向の段差はほとんど無い。

[0031]

第1の高倍率光路51は高倍率レンズ34からの距離が第2の高倍率光路52よりも長 い位置にフォーカスの合うフォーカス位置 А 1 を持ち、第2の高倍率光路 5 2 は高倍率レ ンズ34からの距離が第1の高倍率光路51よりも短い位置にフォーカスの合うフォーカ ス位置A,を持っている。フォーカス位置A,とフォーカス位置A,との距離はdzであ る。一方、高倍率レンズ34はフォーカスが合った状態で被写体を撮像することができる 被写界深度Dを持っている。このことから、第1の高倍率光路51は、フォーカス位置A 1 を中心に第1の高倍率光路51に沿った方向、即ち高さ方向であるZ方向の被写界深度 Dの範囲でフォーカスがあった状態で被写体の画像を共通の撮像面 3 6 に結像させること ができる。このフォーカス位置A1を中心にした被写界深度Dの範囲は第1の高倍率光路 5 1 の被写体撮像範囲 6 6 で、第 1 の高倍率光路 5 1 と第 2 の高倍率光路 5 2 の共通の撮 像素子31はこの被写体撮像範囲66にある被写体の画像を取得する。また、第2の高倍 率光路52は、フォーカス位置 A2を中心に第2の高倍率光路52に沿った方向、即ち高 さ方向であるZ方向の被写界深度Dの範囲でフォーカスがあった状態で被写体の画像を撮 像面36に結像させることができる。このフォーカス位置A╷を中心にした被写界深度D の範囲は第2の高倍率光路52の被写体撮像範囲67で、共通の撮像素子31はこの被写 体撮像範囲67のある被写体の画像を取得する。第1の高倍率光路51、第2の高倍率光 路52共に同一の高倍率レンズ34を経る光路となっているので、各高倍率光路51,5 2の被写界深度 Dの被写界深度は同一距離となる。フォーカス位置 A 」とフォーカス位置 A っとの距離 d Z は、高倍率レンズ 3 4 から撮像面 3 6 までの高倍率光路 5 1 と高倍率光 路 5 2 との距離の差により決まる量である。本実施形態では、図 5 に示すように、 d Z は 被写界深度Dと等しくなるように設定されている。

10

20

30

40

20

30

40

50

[0032]

一方、図5に示すように、低倍率光路53は高倍率レンズ34よりも倍率の低い低倍率レンズ35によって画像を結像させている。レンズは倍率が低くなるとより深い被写界深度を持つことから、低倍率レンズ35は高倍率レンズ34よりも広い被写界深度Eを持ち、フォーカス位置A3を中心に低倍率光路53に沿った方向、即ち高さ方向であるZ方向の被写界深度Eの範囲でフォーカスがあった状態で被写体の画像を撮像面38に結像させることができる。このフォーカス位置A3を中心にした被写界深度Eの範囲は低倍率光路53の被写体撮像範囲68である。低倍率レンズ35は広い被写界深度Eの被写界深度を持っていることから、低倍率光路53の被写体撮像範囲68はリードフレーム61とリードフレームに取り付けられた各層の半導体チップ63a,63b,63cを含む範囲となっている。

[0033]

図6にリードフレーム61及び半導体チップ63における第1、第2の高倍率光路51,52を含む高倍率光学系の視野71と低倍率光路53を含む低倍率光学系の視野72の例を示す。図6に示すように、高倍率光学系は高倍率レンズ34によって撮像を行っているので視野71は半導体チップ63の角の一部を含むものとなっている。一方、低倍率光学系は高倍率レンズ34よりも倍率の低い低倍率レンズ35によって画像を結像させていることから、高倍率光学系の視野71よりも広い視野72を持っている。図6では低倍率光学系の視野72には半導体チップ63の一部と数箇所のリード62が含まれている場合を示したが、視野の位置によってはリード62のみが含まれている場合もある。

[0034]

図7は高倍率光学系の視野71と低倍率光学系の視野72とを同一の大きさとして表示したもので、高倍率光学系の視野71は半導体チップ63の各パッド64及び特定パターン65が視野71内に大きく撮像されている。図8に示すように、低倍率光学系の視野72は高倍率系よりも広い範囲を同一の大きさの視野内に撮像しているので、高倍率光学系の画像よりも小さく半導体チップ63の各バッド、及びリードフレーム61に配置されているリード62が撮像されている。

[0035]

以上説明した、ボンディング装置用撮像装置21によって撮像した画像を用いる半導体 チップ63のパッド64とリードフレーム61の各リード62との位置合わせについて説 明する。図1の示すガイドレール81a,81bに沿って半導体チップ63がボンディン グされたリードフレーム61が所定の位置に搬送されてくると、ボンディング装置用撮像 装置21は、低倍率光学系の視野72を図8に示すようなリードフレーム61の複数のリ ード62を含む位置となるように設定し、撮像素子33によって複数のリード62を含む 画像を各画素の電気信号として出力する。撮像素子33の各画素からの各電気信号は、図 示しない制御装置に入力され、制御装置で例えば正規化相関処理等によってリード621 のX方向に延びるエッジL11,L1っを検出し、検出した各エッジL11,L1っのY 方向の画素位置と視野72の中心にある画素位置との画素数の差によって視野72の中心 と各エッジL 1 1 1 1 2 との間の Y 方向の距離を取得する。また同様に、制御装置で例 えば正規化相関処理等によってリード621の先端のX方向に延びる先端部Li₃を検出 し、検出した先端部L13のX方向の画素位置と視野72の中心にある画素位置との画素 数の差によって視野72の中心から先端部L╷っとの間の距離を取得する。これによって 、制御装置はリード621の先端の視野72の中心に対するXY方向の座標位置を取得す る。ボンディング装置用撮像装置21はボンディングヘッド11に固定されていることか ら、ボンディング装置用撮像装置21の視野72の画素中心のワイヤボンダ10に対する 座標位置がわかっていることから、上記のようにリード621の先端の視野72の中心に 対するXY座標位置を取得することで、リード621の先端のワイヤボンダ10全体に対 する座標位置を取得することができる。以下、制御装置は複数のリード62のそれぞれに ついて各リード62の先端の視野72の中心に対するXY方向の座標位置を取得し、各リ ード62の先端のワイヤボンダ10全体に対する座標位置を取得する。

20

30

40

50

[0036]

そして、視野72に含まれている全てのリード62の各先端のXY方向の座標位置、ワイヤボンダ10全体に対する座標位置を取得すると、ボンディング装置用撮像装置21は図6に示す視野72のY方向に隣接する範囲が視野に入る位置に移動し、次の視野で撮像される各リード62の先端の座標位置を取得する。この動作を順次繰り返して、ボンディング装置用撮像装置21は半導体チップ63の周囲にあるリード62の全ての範囲をスキャンし、すべてのリード62の先端の座標位置を取得する。本実施形態では、図6に示す視野72は半導体チップ63ので、リードフレーム61の全リード62の座標位置の取得を視野内に入れることができるので、リードフレーム61の全リード62の座標位置の取得を行るは済み、図6に示す高倍率光学系の視野71によって各リード62をスキャンして全画像の取り込みを行う場合に比較して、格段に画像取り込み回数が少なくてすみ、リードの取り込みを行う場合に比較して、格段に画像取り込み回数が少なくてすみ、リードの取り込みを行う場合に比較して、格段に画像取り込み回数が少なくてすみに、リーム61の撮像時間の短縮を図ることができ、リード62の座標位置の取得にかかる時間を少なくし、ワイヤボンディングの高速化に対応することができるという効果を奏する。

[0037]

次に、ボンディング装置用撮像装置 2 1 は高倍率光学系の視野 7 1 を図 7 に示すような半導体チップ 6 3 の角部にある特定パターン 6 5 を含む位置に設定し、共通の撮像素子 3 1 によって特定パターン 6 5 を含む画像を各画素の電気出力として出力する。撮像素子 3 1 の各画素からの各電気信号は、図示しない制御装置に入力され、制御装置で例えば正規化相関処理等によって特定パターン 6 5 の位置と視野 7 2 の中心にある画素位置との画素数の差によって視野 7 1 の中心と特定パターン 6 5 との間の X Y 方向の距離を取得し、特定パターン 6 5 の現野 7 1 中心に対する X Y 座標位置を取得し、これから特定パターン 6 5 のワイヤボンダ 1 0 に対する座標位置を取得する。

[0038]

次に、ボンディング装置用撮像装置 2 1 は半導体チップ 6 3 の対角方向の角部が視野に入るような位置に移動し、対角側にある特定パターン 6 5 の座標位置を取得する。半導体チップ 6 3 の各パッド 6 4 の位置はリードフレーム 6 1 のリード 6 2 の位置よりも正確に製造されていることから、対角方向の 2 つの特定パターン 6 5 の位置の座標位置を取得することによって半導体チップ 6 3 の座標位置が特定されると、各パッド 6 4 の座標位置も特定されてしまう。このことから、半導体チップ 6 3 の各パッド 6 4 の座標位置の取得はパッド 6 4 毎に位置検出をせずに行うことができる。

[0039]

半導体チップ63のパッド64の座標位置の取得の際に第1の高倍率光路51を用いる か、第2の高倍率光路52を用いるかは、被写体である半導体チップ63のパッド64の 高さ方向位置であるZ方向位置が図5に示す第1の高倍率光路51の被写体撮像範囲66 に入っている場合には第1の高倍率光路51を用い、被写体である半導体チップ63のパ ッド64のZ方向位置が図5に示す第2の高倍率光路52の被写体撮像範囲67に入って いる場合には第2の高倍率光路52を用いる。第1、第2の高倍率光路51,52は図3 に示すシャッタ90のモータ91を回転させることによって切り替えられる。いずれの光 路を用いて撮像するかは、ワイヤボンディングを行う半導体チップ63の厚さ、段数、撮 像する工程などによって選択するようにしても良いし、ワイヤボンディング工程に合わせ てプログラムなどで予め設定しておくようしても良いし、第1、第2の高倍率光路51, 52によって撮像した画像を処理して被写体の境界線をより明確に識別することのできる 光路を選択するようにしても良い。そして、例えば、図5に示すように半導体チップ63 が多段に積層されているような場合には、高倍率レンズ34からの距離が長い被写体撮像 範囲 6 6 に入っている 1 層目と 2 層目の半導体チップ 6 3 a , 6 3 b の撮像と各パッド 6 4 a , 6 4 bの座標位置の取得にはシャッタ 9 0 によって第 1 の高倍率光路 5 1 を開放す ると共に第2の高倍率光路52を遮断して第1の高倍率光路51を用いて撮像し、高倍率 レンズ34からの距離が短いフォーカス位置Aっを中心とする被写体撮像範囲67に入っ ている3層目の半導体チップ63cの撮像とパッド64cの座標位置の取得にはシャッタ

90によって第2の高倍率光路52を開放すると共に第1の高倍率光路51を遮断して第2の高倍率光路52を用いて撮像を行う。このように、本実施形態は2つの高倍率光路51,52を備えているので、図5に示すような高さ方向であるZ方向の段差が大きな多段積層半導体のワイヤボンディングを行う際に、高倍率のレンズ34を用いつつレンズ位置を動かさずに高さ方向であるZ方向に広い被写体撮像範囲の画像を取得することができることから、高さ方向の段差の大きな半導体チップ63a,63b,63cを精度良く撮像することができるという効果を奏する。また、本実施形態は、第1の高倍率光路51と第2の高倍率光路52の2つの高倍率光路をシャッタ90によって切り替えることによって撮像素子31を共通とすることができ、システムを簡便とすることができるという効果を奏する。

10

[0040]

以上の動作によって各リード62先端の各座標位置と各バッド64の各座標位置を取得したら、ワイヤボンダ10は図1に示すボンディングヘッド11とZ方向駆動機構18を動作させて超音波ホーン13の先端に取り付けられたキャピラリ14をXYZ方向に駆動し、キャピラリ14に挿通したワイヤ16によって図5に示す半導体チップ63の各パッド64とリードフレーム61の各リード62との間にワイヤ16をボンディングしていく

20

[0041]

そして、1つの半導体チップ63の全てのパッド64をリードフレーム61の各リード62とワイヤ16によって接続したら、次の半導体チップ63がボンディング位置に来るようにリードフレーム61が搬送される。ボンディング装置用撮像装置21は、再度リードフレーム61の画像をスキャンして各リード62の座標位置を取得し、半導体チップ63の特定パターン65の座標位置を取得し、次のワイヤボンディングを行う。

[0042]

以上述べた実施形態のボンディング装置用撮像装置 2 1 は、視野の広い低倍率光学系によって各リード 6 2 をスキャンしてリード 6 2 の全画像の取り込みを行うので画像取り込み回数が少なく、リードフレームの撮像時間の短縮を図ることができ、リード 6 2 の座標位置の取得にかかる時間を少なくし、ワイヤボンディングの高速化に対応することができると共に、高倍率光学系に 2 つの高倍率光路 5 1 , 5 2 を備えているので、高さ方向の段差が大きな多段積層半導体のワイヤボンディングを行う際に、高倍率レンズ 3 4 を用いつつレンズ位置を動かさずに高さ方向に広い被写体撮像範囲の画像を取得することができることができるという効果を奏する。

30

[0043]

以上説明した実施形態では、高倍率光学系は2つの高倍率光路を備えるものとして説明したが、半導体チップ63の段差に応じてより多くの高倍率光路を備えるように構成してもよい。また、本実施形態では、リードフレーム61とリードフレーム61の上に取り付けられた半導体チップ63とを撮像する場合について説明したが、BGAなどの基板の上と基板の上に取り付けられた半導体チップ63との画像を取得する場合にも適用することができる。

40

[0044]

次に、図9を参照しながら、他の実施形態について説明する。図3を参照して説明した 実施形態と同一の部分には同一の符号を付して説明は省略する。本実施形態のボンディング装置用撮像装置21は先に説明した実施形態と同様に、図2に示す対象である半導体チップ63あるいはリードフレーム61からの光の光路を導入する導入部22と、内部にレンズあるいはミラーなどの光学部品を備え、導入部22に入った光を導く鏡筒23と、鏡筒23に取り付けられ、鏡筒23からの光を受ける撮像素子を含むカメラ24,26とを備えている。

[0045]

図9に示すように、本実施形態のボンディング装置用撮像装置21は、被写体である半

20

30

40

50

導体チップ 6 3 またはリードフレーム 6 1 から導入部 2 2 を経由して被写体側レンズ 4 5 を経てハーフミラー41を透過し、第1の撮像面側レンズ46を経てハーフミラー42a を透過してシャッタ90を経てハーフラー42bを透過して撮像面36に至る第1の高倍 率光路51と、被写体である半導体チップ63またはリードフレーム61から導入部22 を経由して被写体側レンズ45を経てハーフミラー41を透過し、第1の撮像面側レンズ 4 6 を経てハーフミラー 4 2 a で反射して第 1 の高倍率光路 5 1 と分岐し、ミラー 4 3 a で反射した後シャッタ90を経てミラー43bとハーフミラー42bで反射して第1の高 倍率光路と合流して共通の撮像面に至る第2の高倍率光路52と、を備える第1の光学系 である高倍率光学系と、被写体である半導体チップ63またはリードフレーム61から導 入部22を経由して被写体側レンズ45を経て、被写体側レンズ45と第1の撮像面側レ ンズ46との間のハーフミラー41で反射して高倍率光学系と分岐し、ミラー44で反射 して第2の撮像面側レンズ47を経て撮像面38に至る低倍率光路53を備える第2の光 学系である低倍率光学系を有している。被写体側レンズ45と第1の撮像面側レンズ46 とは高倍率合成レンズを構成し、被写体側レンズ45と第2の撮像面側レンズ47とは、 被写体側レンズ 4 5 と第 1 の撮像面側レンズ 4 6 の高倍率合成レンズよりも合成レンズと しての倍率の低い低倍率合成レンズを構成する。また、被写体側レンズ45、第1の撮像 面側レンズ、第2の撮像面側レンズ46はそれぞれ単一のレンズであってよいし、収差を 補正するように複数のレンズを組み合わせた各レンズ群として構成してもよい。各撮像面 3 6 , 3 8 に設けられる撮像素子 3 1 , 3 3 とシャッタ 9 0 の構成は先に図 3 を参照して 説明した実施形態と同様である。

[0046]

高倍率光学系は、被写体側レンズ 4 5 と第 1 の撮像面側レンズ 4 6 とを合成した 1 つの高倍率合成レンズを持つ光学系となる。したがって、図 4 で説明したレンズ L の撮像面側のレンズと像面との距離 S ' は、第 1 の撮像面側レンズ 4 6 と撮像面 3 6 との間の距離となる。よって、第 1 の撮像面側レンズ 4 6 から撮像面 3 6 までの距離が第 1 の高倍率光路 5 1 よりも長い第 2 の高倍率光路 5 2 は、高倍率合成レンズから撮像面 3 6 までの距離が第 1 の高倍率光路 5 1 よりも高倍率合成レンズがら撮像面 3 6 までの距離が 5 1 よりも高倍率合成レンズがら 5 1 よりも高倍率合成レンズがら 6 3 までの距離が短い位置にフォーカスの合うフォーカス位置 A 2 を持つこととなる。逆に、第 1 の撮像面側レンズ 4 6 から撮像面 3 6 までの距離が第 2 の高倍率光路 5 2 よりも短い第 1 の高倍率光路 5 1 は、高倍率合成レンズから撮像面 3 6 までの距離が第 2 の高倍率光路 5 2 よりも短い光路となり、第 2 の高倍率光路 5 2 よりも高倍率合成レンズ前方の被写体側レンズ 4 5 から被写体である半導体チップ 6 3 までの距離が長い位置にフォーカスの合うフォーカス位置 A た持つこととなる。

[0047]

低倍率光学系は、高倍率光学系と共通の被写体側レンズ45との合成レンズの倍率が高倍率合成レンズの倍率よりも低くなる第2の撮像面側レンズを備えているほかは先に説明した実施形態と同様である。

[0048]

本実施形態のボンディング装置用撮像装置 2 1 によって撮像した画像を用いて半導体チップ 6 3 のパッド 6 4 とリードフレーム 6 1 の各リード 6 2 との位置を合わせる方法は、 先に説明した実施形態と同様である。

[0049]

本実施形態は、先に説明した実施形態と同様の効果に加え、各光学系を被写体側レンズ45と第1の撮像面側レンズ46、又は第2の撮像面側レンズ47との合成レンズによって構成していることから、光学系全体の長さを短くすることができ、コンパクトなボンディング装置用撮像装置21を提供することができるという効果を奏する。

[0050]

本実施形態では、リードフレーム 6 1 とリードフレーム 6 1 の上に取り付けられた半導体チップ 6 3 とを撮像する場合について説明したが、BGAなどの基板の上と基板の上に

取り付けられた半導体チップ63との画像を取得する場合にも適用することができる。また、基板にはテープにリードが印刷されたものも含まれる。

[0051]

次に、図10を参照しながら、別の他の実施形態について説明する。図3,9を参照し た説明した実施形態と同一の部分には同一の符号を付して説明は省略する。本実施形態で は、第1の高倍率光路51は、シャッタの後でミラー43bとハーフミラー42bで反射 して撮像面36に至り、ミラー43bとハーフミラー42bとの間に光路長調整手段であ るガラス板48が設けられている。また、第2の高倍率光路52は、シャッタ90の後、 ハーフミラー42bを透過して第1の高倍率光路51と合流して共通の撮像面36に至る よう構成されている。本実施形態では、ガラス板48がない場合の第1の高倍率光路51 と第2の高倍率光路52との光路長は略同一の長さとなっており、2つの高倍率光路51 .52の間の光路長はガラス板48によって調整される。光路長調整手段はガラス板48 に限らず、プラスチック板あるいは補助レンズ等を用いて構成してもよい。そして、この ガラス板48の第1の高倍率光路に沿った方向の位置、厚さなどの形状を調整することに よって、第1の高倍率光路51のフォーカス位置A₁、被写体撮像範囲66の位置を第1 の高倍率光路51に沿った方向、つまり図5に示す高さ方向である2方向の位置を調整す ることができ、第1の高倍率光路51の被写体撮像範囲66と第2の高倍率光路52の被 写体撮像範囲67との間の距離dZを各被写体撮像範囲66,67とが互いに重なり合う ようにしたり、或いは各被写体撮像範囲66,67の間に隙間ができるようにしたりする ことができるという効果を奏する。

[0052]

以上述べた各実施形態では、ボンディング装置用撮像装置をワイヤボンダ10に適用した場合について説明したが、本発明はダイボンダ、フリップチップボンダ、テープボンダ 等の他のボンディング装置にも適用することができる。

【図面の簡単な説明】

[0053]

【図1】本発明の実施形態におけるボンディング装置用撮像装置を有するワイヤボンダを示す斜視図である。

【図2】本発明の実施形態におけるボンディング装置用撮像装置の斜視図である。

【図3】本発明の実施形態におけるボンディング装置用撮像装置の光学系の構成を示す説明図である。

【図4】レンズのフォーカス位置の変化を示す説明図である。

【図5】本発明の実施形態におけるボンディング装置用撮像装置の被写体撮像範囲を示す 説明図である。

【図6】本発明の実施形態におけるボンディング装置用撮像装置の視野の説明図である。

【図7】本発明の実施形態におけるボンディング装置用撮像装置の高倍率光学系の視野を示す説明図である。

【図8】本発明の実施形態におけるボンディング装置用撮像装置の低倍率光学系の視野を示す説明図である。

【図9】本発明の他の実施形態におけるボンディング装置用撮像装置の光学系の構成を示す説明図である。

【図10】本発明の他の実施形態におけるボンディング装置用撮像装置の光学系の構成を示す説明図である。

【符号の説明】

[0054]

10 ワイヤボンダ、11 ボンディングヘッド、12 XYテーブル、13 超音波ホーン、14 キャピラリ、15 クランパ、16 ワイヤ、17 スプール、18 Z方向駆動機構、21 ボンディング装置用撮像装置、22 導入部、23 鏡筒、24,26 カメラ、31,33 撮像素子、34 高倍率レンズ、35 低倍率レンズ、36,38 撮像面、41,42a,42b, ハーフミラー、43a,43b,44 ミラ

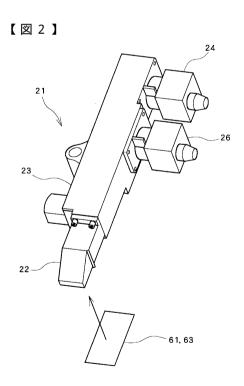
10

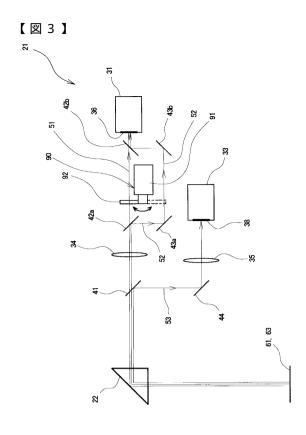
20

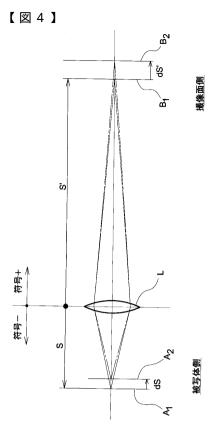
30

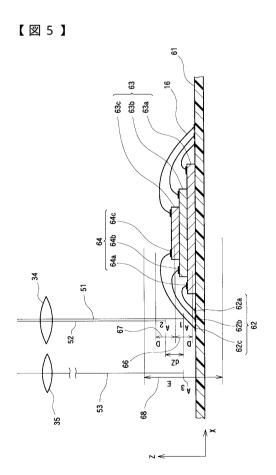
40

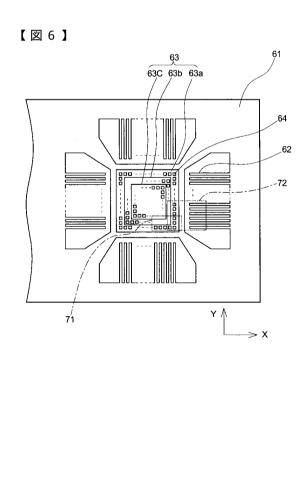
ー、45 被写体側レンズ、46 第1の撮像面側レンズ、47 第2の撮像面側レンズ、48 ガラス板、51 第1の高倍率光路、52 第2の高倍率光路、53 低倍率光路、61 リードフレーム、62,62a,62b,62c,621 リード、63,63a,63b,63c 半導体チップ、64,64a,64b,64c パッド、65 特定パターン、66,67,68 被写体撮像範囲、71,72 視野、81a,81b ガイドレール、83 ボンディングステージ、90 シャッタ、91 モータ、92 羽根、A1,A2,A3 フォーカス位置、B1,B2 像面、D,E 被写界深度、dZ,S,S,S' 距離、L レンズ、L11,L12 エッジ、L13 先端部。



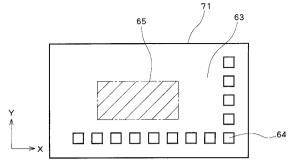




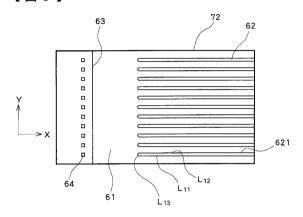




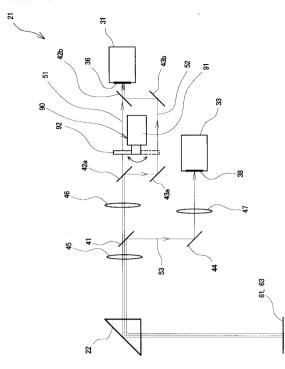




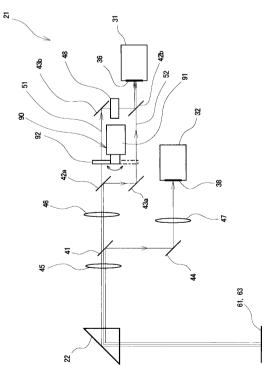
【図8】



【図9】



【図10】



フロントページの続き

(56)参考文献 特開平05-332739(JP,A)

特開平04-240740(JP,A)

特開平07-270716(JP,A)

特開平08-285539(JP,A)

特開平03-242947(JP,A)

特開2006-134917(JP,A)

(58)調査した分野(Int.CI., DB名)

H01L 21/60

H01L 25/065

H01L 25/07

H01L 25/18

G 0 1 B 1 1 / 0 0 - 1 1 / 3 0