

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成26年1月16日 (2014.1.16)

【公表番号】特表2013-521742(P2013-521742A)

【公表日】平成25年6月10日 (2013.6.10)

【年通号数】公開・登録公報2013-029

【出願番号】特願2012-557031(P2012-557031)

【国際特許分類】

H 0 3 F 3/34 (2006.01)

H 0 3 F 1/26 (2006.01)

【F I】

H 0 3 F 3/34 A

H 0 3 F 1/26

【手続補正書】

【提出日】平成25年11月22日 (2013.11.22)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

第 1 の増幅ステージであって、第 1 の入力端子と第 2 の入力端子と出力端子とを有し、前記第 1 の入力端子が入力信号を受け取る演算増幅器と、第 1 のオフセット電圧を前記第 1 の増幅器ステージに供給するように前記演算増幅器の前記第 2 の入力端子に結合され、そして供給レールに結合される前記第 1 のオフセット電源とを有する、前記第 1 の増幅器ステージと、

入力端子と出力端子とを有する第 2 の増幅器ステージであって、前記第 2 の増幅器ステージの前記入力端子が、前記第 1 の増幅器ステージの前記出力端子に結合され、前記第 2 の増幅器ステージが、第 2 のオフセット電圧を前記第 2 の増幅器ステージに提供する第 2 のオフセット電源を含み、更に、前記第 2 のオフセット電源が、前記第 1 のオフセット電圧からのノイズ寄与を実質的に低減するように前記演算増幅器の前記第 1 の入力端子に結合される、前記第 2 の増幅器ステージと、

を含む、装置。

【請求項 2】

請求項 1 に記載の装置であって、

前記第 1 及び第 2 の増幅器ステージが、それぞれ、第 1 の反転増幅器及び第 2 の反転増幅器を更に含む、装置。

【請求項 3】

請求項 2 に記載の装置であって、

前記第 1 の反転増幅器が、前記演算増幅器の前記第 1 の入力端子と前記演算増幅器の前記出力端子とに結合されるレジスタネットワークを更に含む、装置。

【請求項 4】

請求項 3 に記載の装置であって、

前記レジスタネットワークが、互いに直列に結合される複数のレジスタを更に含む、装置。

【請求項 5】

請求項 4 に記載の装置であって、

前記演算増幅器の前記第 1 の入力端子が負の入力端子であり、前記演算増幅器の前記第 2 の入力端子が正の入力端子である、装置。

【請求項 6】

請求項 2 に記載の装置であって、

前記演算増幅器が第 1 の演算増幅器を更に含み、

前記第 2 の反転増幅器が、

第 1 の入力端子と第 2 の入力端子と出力端子とを有する第 2 の演算増幅器であって、前記第 2 のオフセット電源が前記第 2 の演算増幅器の前記第 2 の入力端子に結合される、前記第 2 の演算増幅器と、

第 1 の演算増幅器の前記出力端子と前記第 2 の演算増幅器の前記第 1 の入力端子と前記第 2 の演算増幅器の前記出力端子とに結合されるレジスタネットワークと、
を更に含む、装置。

【請求項 7】

請求項 6 に記載の装置であって、

前記レジスタネットワークが、互いに直列に結合される複数のレジスタを更に含む、装置。

【請求項 8】

請求項 7 に記載の装置であって、

前記演算増幅器の前記第 1 の入力端子が負の入力端子であり、前記演算増幅器の前記第 2 の入力端子が正の入力端子である、装置。

【請求項 9】

第 1 の反転増幅器であって、

入力信号を受け取る第 1 のレジスタと、

正の入力端子と負の入力端子と出力端子とを有する第 1 の演算増幅器であって、前記負の入力端子が第 1 のレジスタに結合される、前記第 1 の演算増幅器と、

前記第 1 の演算増幅器の前記出力端子と前記第 1 の演算増幅器の前記負の入力端子との間に結合される第 2 のレジスタと、

前記第 1 の演算増幅器の前記正の入力端子と接地との間に結合される第 1 のオフセット電源と、

を有する、前記第 1 の反転増幅器と、

第 2 の反転増幅器であって、

前記第 1 の演算増幅器の前記出力端子に結合される第 3 のレジスタと、

負の入力端子と正の入力端子と出力端子とを有する第 2 の演算増幅器であって、前記第 2 の演算増幅器の前記負の入力端子が前記第 3 のレジスタに結合される前記第 2 の演算増幅器と、

第 2 の演算増幅器の前記出力端子と第 2 の演算増幅器の前記負の入力端子との間に結合される第 4 のレジスタと、

前記第 2 の演算増幅器の前記正の入力端子と前記第 1 の演算増幅器の前記負の入力端子と間に結合される第 2 のオフセット電源と、

を有する、前記第 2 の反転増幅器と、

を含む、装置。