

wego przy przedstawianiu w postaci graficznej i alfanumerycznej wyników realizacji w elektronicznych maszynach cyfrowych odpowiednich programów dotyczących przetwarzania informacji. Płaski matrycowy ekran elektroluminoforowy według wynalazku można wykorzystać do automatycznego zobrazowania sytuacji na ekranie, którego tłem jest mapa o odpowiedniej podziałce.

Wynalazek zostanie bliżej objaśniony na przykładzie wykonania, przedstawionym na rysunku, na którym fig. 1 przedstawia fragment ekranu z częściowym wyrwaniem, figura 2 ekran w przekroju.

Na szklanym podłożu 1 umieszczone są warstwami kolejno elektrody metaliczne 2, waristor 3, elektroda pośrednia w postaci połączonych za pomocą przewodzącej pasty 5 elektrod indywidualnych 4 i 6, elektroluminofora 7, elektrody półprzezroczyste 8 oraz osłony szklanej 9. Równoległe paski elektrod

metalicznych 2 usytuowane są ortogonalnie względem równoległych pasków elektrod półprzezroczystych 8, zaś elektrody indywidualne 4 i 6 mają postać ułożonych w jednej płaszczyźnie i obok siebie kwadratów.

Zastrzeżenia patentowe

1. Matrycowy ekran elektroluminoforowy do zobrazowania informacji cyfrowej, składający się z umieszczonej pomiędzy dwoma warstwami ortogonalnie względem siebie usytuowanych elektrod warstwy elektroluminofora, **znamienny tym**, że na warstwie elektroluminofora (7) umieszczone są warstwami kolejno elektrody indywidualne (4) i (6) i waristor (3).

2. Matrycowy ekran według zastrz. 1, **znamienny tym**, że elektrody indywidualne (4) i (6) mają postać ułożonych obok siebie kwadratów, połączonych przewodzącą pastą (5).

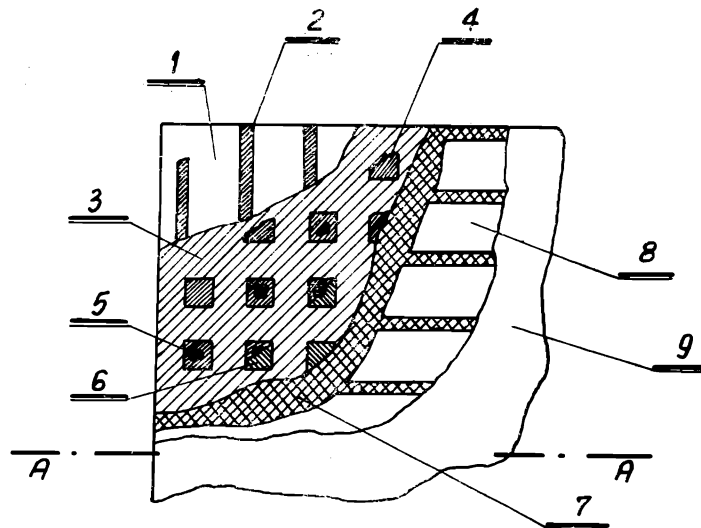


Fig. 1.

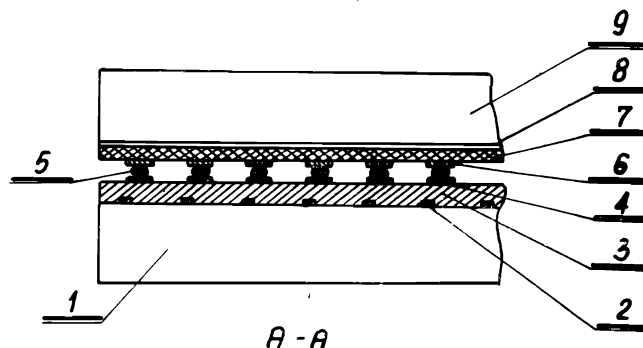


Fig. 2.