

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第1部門第2区分

【発行日】平成24年10月11日(2012.10.11)

【公開番号】特開2010-193992(P2010-193992A)

【公開日】平成22年9月9日(2010.9.9)

【年通号数】公開・登録公報2010-036

【出願番号】特願2009-40252(P2009-40252)

【国際特許分類】

A 6 3 F 5/04 (2006.01)

【F I】

A 6 3 F 5/04 5 1 2 Z

A 6 3 F 5/04 5 1 6 D

【手続補正書】

【提出日】平成24年8月24日(2012.8.24)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0043

【補正方法】変更

【補正の内容】

【0043】

遊技制御基板40には、メイン制御部41、制御用クロック生成回路42、乱数用クロック生成回路43、スイッチ検出回路44、モータ駆動回路45、ソレノイド駆動回路46、LED駆動回路47、電断検出回路48、リセット回路49が搭載されている。

【手続補正2】

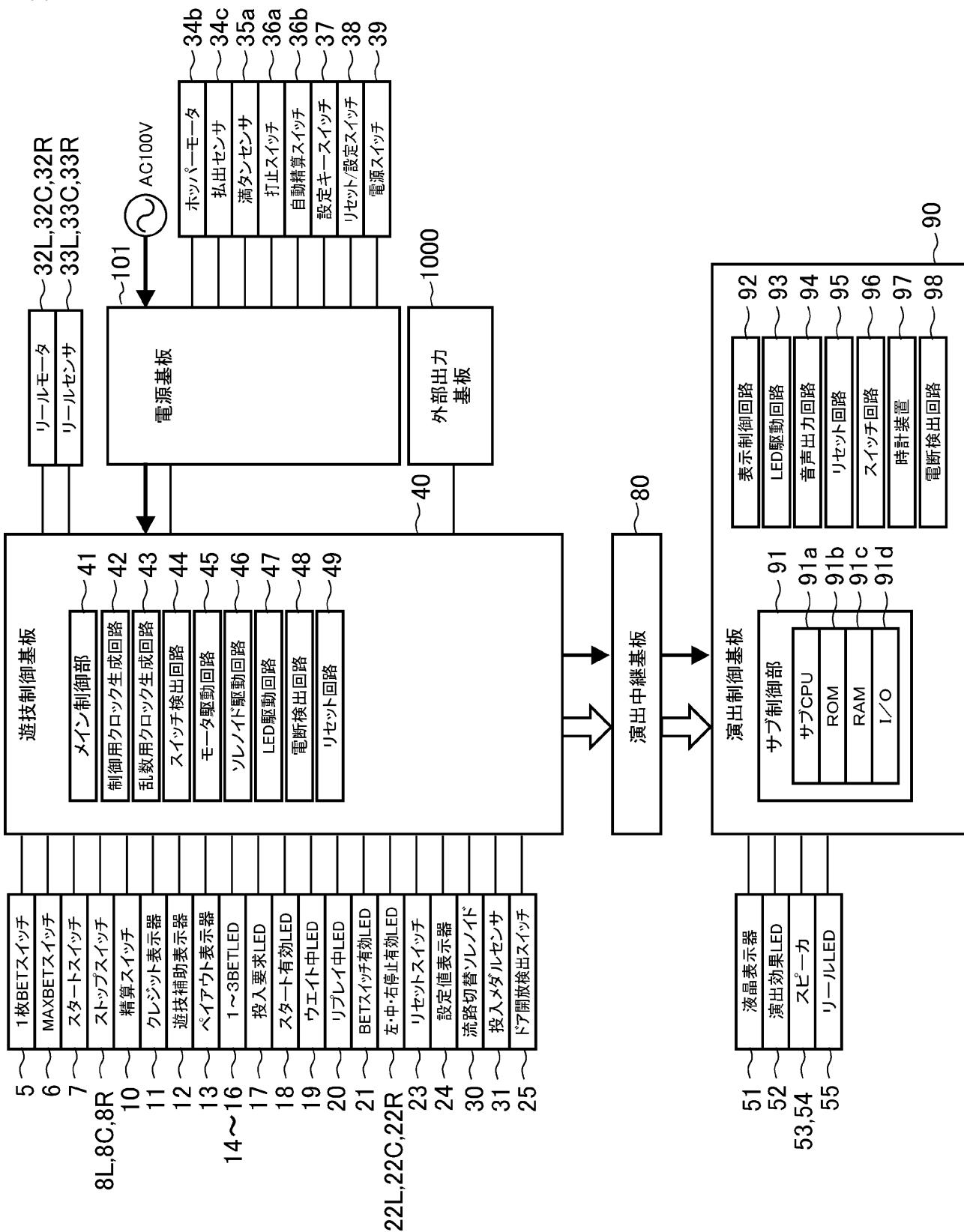
【補正対象書類名】図面

【補正対象項目名】図4

【補正方法】変更

【補正の内容】

【図4】



【手続補正3】

【補正対象書類名】図面

【補正対象項目名】図16

【補正方法】変更

【補正の内容】

【図16】
(A)

ビット番号	7	6	5	4	3	2	1	0
RDLT	—	—	—	—	—	—	RDLT1	RDLT0

(B)乱数値取込指定データ(RDLT)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込指定 0:取込実行指定なし 1:取込実行指定あり
0	乱数値レジスタR1Dへの取込指定 0:取込実行指定なし 1:取込実行指定あり