

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 1 部門第 2 区分

【発行日】平成24年10月11日(2012.10.11)

【公開番号】特開2010-193992(P2010-193992A)

【公開日】平成22年9月9日(2010.9.9)

【年通号数】公開・登録公報2010-036

【出願番号】特願2009-40252(P2009-40252)

【国際特許分類】

A 6 3 F 5/04 (2006.01)

【F I】

A 6 3 F 5/04 5 1 2 Z

A 6 3 F 5/04 5 1 6 D

【手続補正書】

【提出日】平成24年8月24日(2012.8.24)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 4 3

【補正方法】変更

【補正の内容】

【0 0 4 3】

遊技制御基板 4 0 には、メイン制御部 4 1、制御用クロック生成回路 4 2、乱数用クロック生成回路 4 3、スイッチ検出回路 4 4、モータ駆動回路 4 5、ソレノイド駆動回路 4 6、LED 駆動回路 4 7、電断検出回路 4 8、リセット回路 4 9 が搭載されている。

【手続補正 2】

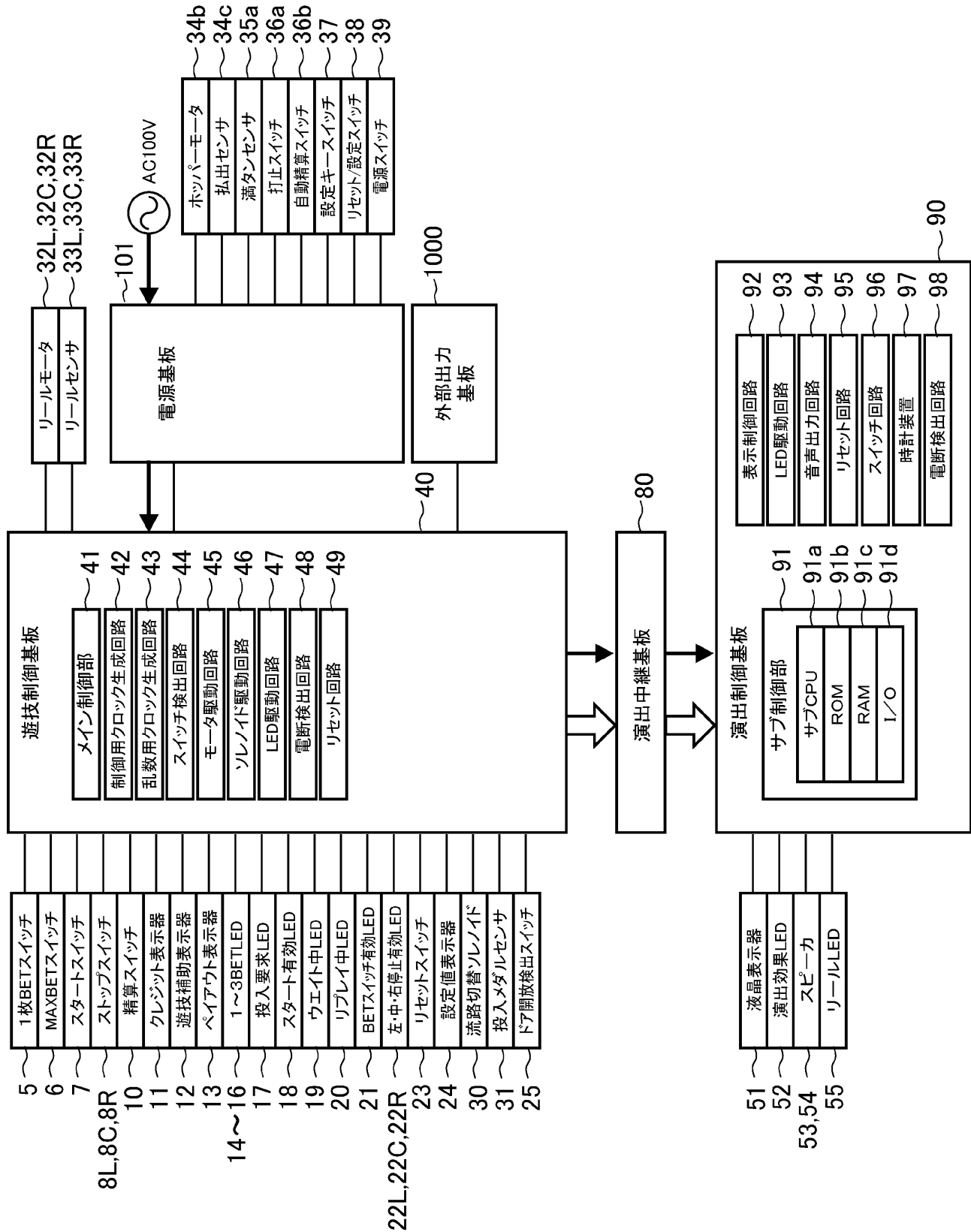
【補正対象書類名】図面

【補正対象項目名】図 4

【補正方法】変更

【補正の内容】

【 図 4 】



【 手続補正 3 】  
【 補正対象書類名 】 図面  
【 補正対象項目名 】 図 1 6  
【 補正方法 】 変更  
【 補正の内容 】

【図 16】

(A)

ビット番号	7	6	5	4	3	2	1	0
RDLT	—	—	—	—	—	—	RDLT1	RDLT0

(B) 乱数値取込指定データ(RDLT)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込指定 0: 取込実行指定なし 1: 取込実行指定あり
0	乱数値レジスタR1Dへの取込指定 0: 取込実行指定なし 1: 取込実行指定あり