

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2020年8月27日(27.08.2020)



(10) 国際公開番号

WO 2020/170601 A1

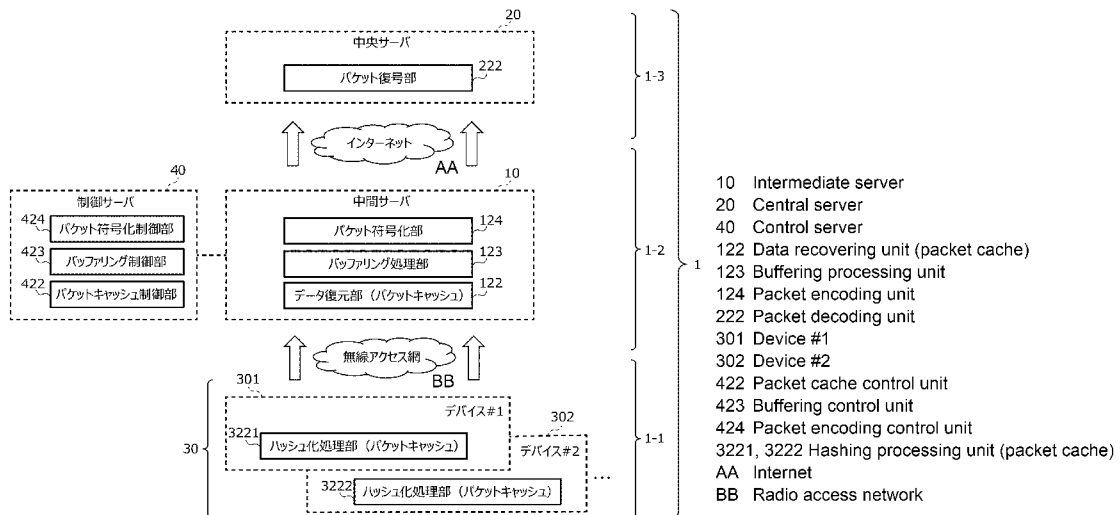
- (51) 国際特許分類:
H04L 12/28 (2006.01) H04L 12/951 (2013.01)
- (21) 国際出願番号: PCT/JP2019/050620
- (22) 国際出願日: 2019年12月24日(24.12.2019)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2019-030553 2019年2月22日(22.02.2019) JP
- (71) 出願人: 日本電信電話株式会社 (NIPPON TELEGRAPH AND TELEPHONE CORPORATION) [JP/JP]; 〒1008116 東京都千代田区大手町一丁目5番1号 Tokyo (JP).
- (72) 発明者: 高木 雅(TAKAGI, Masaru); 〒1808585 東京都武蔵野市緑町3丁目9-11 NTT

T 知的財産センタ内 Tokyo (JP). 吉田 雅裕 (YOSHIDA, Masahiro); 〒1808585 東京都武蔵野市緑町3丁目9-11 NTT 知的財産センタ内 Tokyo (JP). 森 航哉(MORI, Koya); 〒1808585 東京都武蔵野市緑町3丁目9-11 NTT 知的財産センタ内 Tokyo (JP). 井上 知洋 (INOUE, Tomohiro); 〒1808585 東京都武蔵野市緑町3丁目9-11 NTT 知的財産センタ内 Tokyo (JP). 田中 裕之(TANAKA, Hiroyuki); 〒1808585 東京都武蔵野市緑町3丁目9-11 NTT 知的財産センタ内 Tokyo (JP).

(74) 代理人: 蔵田 昌俊, 外(KURATA, Masatoshi et al.); 〒1050014 東京都港区芝三丁目2番1号 セレスティン芝三井ビルディング11階 鈴榮特許総合事務所内 Tokyo (JP).

(54) Title: DATA COMPRESSION TRANSMISSION SYSTEM, INTERMEDIATE SERVER, METHOD, AND PROGRAM

(54) 発明の名称: データ圧縮伝送システム、中間サーバ、方法およびプログラム



(57) Abstract: Provided is a technology for compressing and transmitting data without damaging real time property. In this data compression and transmission system which allows a central server to collect data generated by a plurality of devices through a network, an intermediate server is disposed between the plurality of devices and the central server, each of the plurality of devices is provided with a packet cache processing unit which converts, on the basis of a cache, the generated data into a hash value, and the intermediate server is provided with: a packet cache processing unit which recovers, on the basis of the cache, the hash value into the original data; a buffering processing unit which integrates data and outputs the integrated data as a long packet; and a compression coding processing unit which compresses the data and generates encoded data.

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

添付公開書類:

一 国際調査報告(条約第21条(3))

(57) 要約: リアルタイム性を損なうことなくデータを圧縮伝送する技術を提供する。複数のデバイスにより生成されたデータを、ネットワークを介して中央サーバで収集するためのデータ圧縮伝送システムにおいて、複数のデバイスと中央サーバとの間に中間サーバを配置し、複数のデバイスの各々が、生成したデータをキャッシュに基づいてハッシュ値に変換するパケットキャッシュ処理部を備え、中間サーバが、キャッシュに基づいてハッシュ値を元データに復元するパケットキャッシュ処理部と、データをまとめてロングパケットとして出力するバッファリング処理部と、データを圧縮して符号化データを生成する圧縮符号化処理部とを備えるようにした。

明 細 書

発明の名称：

データ圧縮伝送システム、中間サーバ、方法およびプログラム

技術分野

[0001] この発明の一態様は、複数のデバイスにより生成されたデータをネットワークを介して中央サーバで収集するためのデータ圧縮伝送システムと、当該システムで使用される中間サーバ、方法、およびプログラムに関する。

背景技術

[0002] 近年のＩｏＴ（Internet of Things）の普及により、製造業、自動車業（自動運転支援）、農業などの分野で、様々なセンサを活用したデータ収集とその解析が進んでいる。その際、センサで測定した周辺状況や、センサを備えたＩｏＴデバイス（以下、単に「デバイス」と言う）自体の状態を把握するには、センサにより得られる情報をリアルタイムに中央サーバ（デバイスと同じ場所に設置された計算機や、インターネット上のクラウドなど）へ伝送して蓄積し、デバイスシャドウを作成する方式が有効となる。

[0003] デバイスシャドウ（デバイスの影像）とは、中央サーバにリアルタイムに伝送され蓄積された、デバイスの状態を表す情報を指す。デバイスシャドウを使用すると、中央サーバの計算機資源を用いて、蓄積された情報を解析することで、デバイスの状態に合わせた柔軟な制御を実現することができる。

[0004] ここで、データを生成するデバイスの種類は多様であり、デバイスの台数も膨大となる。また、センサから得られる情報は、１個あたりのデータのサイズが小さく、高頻度に生成されるという特徴を持つ。そのため、大量のセンサから情報を収集する場合は、通信トラヒックの増加だけでなく、パケット数の増加も問題となり、デバイスから中央サーバまでのネットワークに大きな負荷が発生する。そこで、中央サーバにセンサから得られる情報をリアルタイムに蓄積するために、高頻度に発生するショートパケットの効率的な圧縮技術が必要となる。

[0005] デバイスが高頻度に発生するショートパケットを圧縮する技術として、パケットキャッシュが提案されている（例えば、非特許文献1参照）。パケットキャッシュとは、送受信される通信パケットのペイロードに含まれる時間的な冗長性を削減する方式である。デバイスは、周辺の状況に変化がない場合、同じ値を持つ情報を中央サーバに送信する。この場合、デバイスが生成した複数の通信パケットは、ペイロード部分が同じb i t列となる。複数の通信パケットに含まれるペイロードが同じb i t列の場合は、時間的な冗長性が発生したものとみなし、パケットキャッシュを用いてペイロードのサイズを圧縮することができる。

先行技術文献

非特許文献

[0006] 非特許文献1：A. Anand et al., “Packet Caches on Routers: The Implications of Universal Redundant Traffic Elimination,” in Proc. of ACM SIGCOMM’ 08, 2008.

発明の概要

発明が解決しようとする課題

[0007] ところが、単にパケットキャッシュを適用するだけでは、リアルタイム性を担保しつつ通信トラヒックとパケット数の効果的な削減を達成することは容易ではなかった。

[0008] この発明は上記事情に着目してなされたもので、その目的とするところは、リアルタイム性を損なうことなく通信トラヒックおよびパケット数を削減する技術を提供することにある。

課題を解決するための手段

[0009] 上記課題を解決するためにこの発明の第1の態様は、複数のデバイスにより生成されたデータをネットワークを介して中央サーバで収集するためのデータ圧縮伝送システムにあって、上記複数のデバイスと上記中央サーバとの間に配置された中間サーバを具備し、上記複数のデバイスの各々が、生成し

たデータをキャッシュに基づいてハッシュ値に変換するハッシュ化処理を行うハッシュ化処理部と、上記ハッシュ値を含むパケットを生成して上記中間サーバに送信する第1の送信部とを備え、上記中間サーバが、上記複数のデバイスの各々から送信された上記パケットを受信する受信部と、上記受信したパケットに含まれるハッシュ値を元データに復元するデータ復元部と、上記復元された元データを複数まとめて結合データとして出力するバッファリング処理を行うバッファリング処理部と、上記出力された結合データを圧縮して符号化データを生成する圧縮符号化処理を行う圧縮符号化処理部と、上記符号化データを上記中央サーバに送信する第2の送信部とを備えるようにしたものである。

発明の効果

[0010] この発明の第1の態様によれば、データ伝送圧縮システムにおいて、データを生成し、生成したデータをキャッシュに基づいてハッシュ値に変換し、当該ハッシュ値を含むパケットを生成して送信する複数のデバイスと、当該複数のデバイスにより生成されたデータを収集する中央サーバとの間に、中間サーバが配置される。中間サーバは、複数のデバイスから受信されるパケットに含まれるハッシュ値を元データに復元する処理部と、復元された元データを複数まとめて結合データとして出力する処理部と、出力された結合データを圧縮して符号化データを生成する処理部と、符号化データを中央サーバに送信する送信部とを具備する。

[0011] このように、複数のデバイスにおいてキャッシュに基づくハッシュ化処理を実行することにより、送信するパケットのデータサイズを削減し、デバイスと中間サーバとの間の通信トラヒックを低減することができる。また、複数のデバイスからデータを集約する中間サーバが、キャッシュに基づくハッシュ値の復元と、バッファリングと、圧縮符号化とを行うようにすることにより、中間サーバにおいて短時間で有効なデータサイズにまとめた上でデータ圧縮することが可能となり、中間サーバと中央サーバとの間の通信トラヒックおよびパケット数を低減することができる。したがって、第1および第

4の態様では、複数のデバイスと、中央サーバと、それらの間に配置された中間サーバとを備えるデータ圧縮伝送システムにおいて、IoTデバイスからのデータ収集に求められるリアルタイム性を担保した上で、有効な通信トラフィックおよびパケット数の削減を実現することができる。

[0012] すなわちこの発明によれば、リアルタイム性を損なうことなく通信トラフィックおよびパケット数を削減する技術を提供することができる。

図面の簡単な説明

[0013] [図1]図1は、この発明の一実施形態に係るデータ圧縮伝送システムの全体構成を示す図である。

[図2]図2は、図1に示したデータ圧縮伝送システムにおけるデバイスの機能構成を示すブロック図である。

[図3]図3は、図1に示したデータ圧縮伝送システムにおける中間サーバのハードウェア構成を示すブロック図である。

[図4]図4は、図3に示した中間サーバのソフトウェア構成を示すブロック図である。

[図5]図5は、図1に示したデータ圧縮伝送システムにおける中央サーバの機能構成を示すブロック図である。

[図6]図6は、図1に示したデータ圧縮伝送システムにおける制御サーバの機能構成を示すブロック図である。

[図7A]図7Aは、この発明の一実施形態に係るデータ圧縮伝送システム全体の機能構成とデータフローを示す図である。

[図7B]図7Bは、図7Aに示したデバイスに関するデータフローの詳細を示す図である。

[図7C]図7Cは、図7Aに示した中間サーバに関するデータフローの詳細を示す図である。

[図7D]図7Dは、図7Aに示した中央サーバに関するデータフローの詳細を示す図である。

[図8]図8は、パケットキャッシュの処理の流れを示す図である。

[図9]図9は、図6に示した制御サーバによる処理手順と処理内容を示すフローチャートである。

発明を実施するための形態

[0014] 以下、図面を参照して、この発明に係わる実施形態について説明する。

[0015] 上述のように、従来のシステムでは、リアルタイム性を担保しつつ通信トラヒックとパケット数の効果的な削減を達成することは困難であった。デバイスから高頻度に発生するショートパケットを圧縮するには、例えば、以下の3つの課題が想定される。

[0016] [課題1]

パケットキャッシュを適用することでショートパケットを圧縮できるため、通信トラヒックを削減することはできる。しかし、通信パケット数を削減することはできない。通信パケット数が多い場合は、優れたパケット処理性能を持つ高価な通信機器を、中央サーバの通信機器として設置しなければならないため、データを収集する際のコストが増加してしまう。また、ショートパケットに含まれるTCP/IPやイーサネット（登録商標）などのヘッダのサイズも無視できなくなり、全体的な通信効率も低下してしまう。通信トラヒックと通信パケット数を同時に削減する手法が必要となる。

[0017] [課題2]

デバイス上でデータをバッファリングすることで、通信パケット数を削減することができる。通常、イーサネットでは1,500Byteまでのデータを1つのパケットに格納可能である。そこで、デバイス上でデータを1,500Byte溜まるまでバッファリングして送信すれば、通信パケット数を削減することができる。しかし、デバイスが生成するデータをバッファリングする場合、データが十分に溜まるまで待つための遅延時間が発生する。リアルタイム性が重要なユースケースでは、高頻度に発生するデータをショートパケットのまま送信しなければならない。通信トラヒックと通信パケット数を同時に削減するだけでなく、リアルタイム性を損なわない方式が必要となる。

[0018] [課題3]

I o Tなどの分野ではデバイスの台数は数億台規模となるため、デバイスと中央サーバの間に多数のネットワーク接続（コネクション）が生成される。中央サーバに多数のネットワーク接続が生成されると、C I O Mなどの接続問題が発生する。C I O Mとは、ハードウェアの性能上は問題がなくても、接続するクライアントの数が多くなるとサーバの処理負荷が処理能力を超える問題のことを言う。数百万を超えるコネクションに対応するプロセスやスレッドを生成すると、サーバのメモリ上にプロセスやスレッドの管理領域が確保され、使われるメモリサイズも大きくなり、接続を維持するためのコストが増加してしまう。多数のコネクション数が引き起こす問題を回避するために、中央サーバのネットワーク接続数を削減する必要がある。

[0019] 実施形態は、上記[課題1]～[課題3]に鑑み、リアルタイム性を損なうことなく通信トラヒックおよびパケット数を削減する技術を提供することを目的とする。

[0020] [一実施形態]

(構成)

(1) システム

図1は、この発明の一実施形態に係るデータ圧縮伝送システム1の全体構成の一例を示す図である。

このシステム1は、無線アクセス網R A Nを介して基地局B Sとの間で通信可能な複数のデバイス3 0 1, 3 0 2, . . . 3 0 n（以下、まとめて「デバイス3 0」と言う）と、基地局B Sとの間で有線アクセス網A N W、有線コア網C N Wおよびインターネット等を介して通信可能な中央サーバ2 0とを備えている。基地局B Sには、有線アクセス網A N Wを介して中間サーバ1 0および制御サーバ4 0が通信可能に接続される。なお、中央サーバ2 0には、同時に複数の基地局B Sおよび中間サーバ1 0が接続可能であるが、簡単のため1つの基地局B Sおよび1つの中間サーバ1 0のみを図示している。

[0021] 無線アクセス網RANは、例えば、3Gまたは4G等の規格の下で動作する携帯電話網であるが、LAN (Local Area Network) に置き換えることも可能である。有線アクセス網ANWおよび有線コア網CNWは、例えば光ファイバを用いた有線網が使用される。ただし、図1に示した接続形式に限られるものではなく、任意の無線ネットワークおよび有線ネットワークを採用することができる。以下では、上記通信網を単にネットワークNWとも言う。

[0022] デバイス30は、例えば、心電計や血圧計などの複数のセンサを備えたウェアラブルデバイスであり、センサから出力された信号に基づいてセンシングデータを生成し、近距離無線通信機能またはインターネット通信機能によりデータを送信することができる。なお、デバイス301, 302, . . . 30nは、それぞれ異なる情報を計測するセンサからの異なるセンシングデータを生成することが可能である。

[0023] 中央サーバ20は、例えば、機器メーカーやサービス事業者により管理運営される、Web上またはクラウド上のサーバコンピュータにより構成され、デバイス30によって生成されたセンシングデータを収集し蓄積して所定の処理を行う。

[0024] 中間サーバ10は、例えば、サーバコンピュータやパーソナルコンピュータにより構成され、デバイス30と中央サーバ20との間に配置される。一実施形態では、中間サーバ10は、基地局BSに通信可能に接続され、デバイス30の各々から送信されたデータを受信し、圧縮処理を行ったのち、中央サーバ20に送信する働きをする。

[0025] 制御サーバ40は、例えば、サーバコンピュータやパーソナルコンピュータにより構成され、デバイス30、中央サーバ20および中間サーバ10のCPUやメモリの状態を監視し、各計算機の負荷状況に応じて各計算機の処理を制御する働きをする。制御サーバ40は、LANなどの有線アクセス網ANWを介して中間サーバ10と通信可能に接続される。制御サーバ40は、中間サーバ10を介して複数のデバイス30および中央サーバ20との間

で情報のやり取りを行うように構成されてもよいし、複数のデバイス30および中央サーバ20と直接通信可能なように構成されてもよい。

[0026] 各計算機の構成について、以下でさらに説明する。

[0027] (2) デバイス

図2は、図1に示した複数のデバイス301, 302, ... 30nを代表するデバイス30のハードウェア構成にソフトウェア構成を追加して示した例を示すブロック図である。

[0028] デバイス30は、ハードウェアとして、例えば、ハードウェアプロセッサと、プログラムメモリと、データメモリ330と、通信インタフェース310と、センサインタフェース311と、入出力インタフェース312と、制御ユニット320とを備えている。

[0029] 入出力インタフェース312には、デバイス30に付設される入力デバイス71および出力デバイス72が接続される。入出力インタフェース312は、キーボードやタッチパネル等の入力デバイス71を通じてユーザが入力した操作情報を取り込むとともに、表示データを液晶または有機EL (Electro Luminescence) 等を用いた出力デバイス72へ出力して表示させる処理を行う。なお、入力デバイス71および出力デバイス72はデバイス30に内蔵されたデバイスを使用してもよく、またネットワークを介して通信可能な他の情報端末の入力デバイスおよび表示デバイスを使用してもよい。

[0030] センサインタフェース311は、センサ群60を構成する各センサ61〜6kにより測定されたセンシング信号を受信し、受信したセンシング信号をA/D変換器によりデジタル信号に変換する。

[0031] 通信インタフェース310は、例えば1つ以上の有線または無線の通信インタフェースを含んでおり、制御ユニット320の制御の下、ネットワークNWを介して、基地局BSやユーザが所持する携帯通信端末との間で情報の送受信を可能にする。有線インタフェースとしては、例えば有線LANが使用され、また無線インタフェースとしては、例えば無線LANやBluetooth (登録商標) などの小電力無線データ通信規格を採用したインタフ

エースが使用される。

[0032] データメモリ 330 は、記憶媒体として、例えば、HDD (Hard Disk Drive) またはSSD (Solid State Drive) 等の随時書込みおよび読出しが可能な不揮発性メモリと、RAM (Random Access Memory) 等の揮発性メモリとを組み合わせて使用したもので、この実施形態を実現するために必要な記憶領域として、センシングデータ記憶部 331 と、対応表記憶部 332 とを備えている。

[0033] センシングデータ記憶部 331 は、生成されたセンシングデータを記憶するために用いられる。

[0034] 対応表記憶部 332 は、元のデータと、当該データに所定のハッシュ関数を適用して得られるハッシュ値との対応関係を表す対応表を記憶するために用いられる。対応表記憶部 332 はまた、上記所定のハッシュ関数も記憶する。

[0035] ただし、記憶部 331 ~ 332 は必須の構成ではなく、例えば、USBメモリなどの外付け記憶媒体や、クラウドに配置されたデータベースサーバ等の記憶装置に設けられたものであってもよい。

[0036] 制御ユニット 320 は、CPU等のハードウェアプロセッサと、プログラムメモリと、処理中のデータを一時的に保存する作業用メモリとにより構成され、ソフトウェアによる処理機能部として、センシングデータ生成部 321 と、パケットキャッシュとしてのハッシュ化処理部 322 と、パケット出力部 323 と、送信制御部 324 とを備えている。これらの処理機能部は、いずれもプログラムメモリに格納されたアプリケーションプログラムを上記ハードウェアプロセッサに実行させることにより実現される。制御ユニット 320 は、また、ASIC (Application Specific Integrated Circuit) やFPGA (field-programmable gate array) などの集積回路を含む、他の多様な形式で実現されてもよい。

[0037] センシングデータ生成部 321 は、センサインタフェース 311 を介してデジタル信号を取得し、所定のサンプリングレートでサンプリングしてセ

ンシングデータを生成し、生成されたセンシングデータをセンシングデータ記憶部 331 に格納する処理を行う。

[0038] ハッシュ化処理部 322 は、センシングデータ記憶部 331 から送信対象のデータを読み出し、キャッシュに基づいてハッシュ化するハッシュ化処理を行う。詳細には、ハッシュ化処理部 322 は、送信対象のデータが対応表記憶部 332 に格納された対応表に含まれるか否かを判定し、データが対応表に含まれる場合、当該データを対応表に基づいてハッシュ値に変換して、パケット出力部 323 に渡す。一方、送信対象のデータが対応表に含まれない場合、ハッシュ化処理部 322 は、例えば、対応表記憶部 332 に格納されたハッシュ関数を読み出し、データにハッシュ関数を適用してハッシュ値を得て、当該データとハッシュ値との対応関係を対応表に追加（更新）するとともに、ハッシュ化していない元のデータをパケット出力部 323 に渡す。

[0039] パケット出力部 323 は、ハッシュ化処理部 322 から受け取ったハッシュ化されていない元データまたはハッシュ値に変換されたデータに対し、ヘッダ情報を付加して、データパケットとして、送信制御部 324 に渡す処理を行う。

[0040] 送信制御部 324 は、受け取ったデータパケットを通信インタフェース 310 によりネットワーク NW を介して中間サーバ 10 に送信する処理を行う。

[0041] (3) 中間サーバ

(3-1) ハードウェア構成

図 3 は、中間サーバ 10 のハードウェア構成の一例を示すブロック図である。

中間サーバ 10 は、ハードウェアとして、例えば、CPU (Central Processing Unit) や MPU (Micro Processing Unit) 等のハードウェアプロセッサ 12A を有する。そして、このハードウェアプロセッサ 12A に対し、プログラムメモリ 12B、データメモリ 13、通信インタフェース 11 を、バ

ス50を介して接続したものとなっている。

[0042] 通信インタフェース11は、例えば1つ以上の有線または無線の通信インタフェースを含んでおり、ネットワークNWを介して基地局BSまたはデバイス30や中央サーバ20との間で情報の送受信を可能にする。有線インタフェースとしては例えば有線LANが使用され、無線インタフェースとしては例えば無線LANが使用される。

[0043] プログラムメモリ12Bは、記憶媒体として、例えばHDD (Hard Disk Drive) やSSD (Solid State Drive) 等の随時書込みおよび読出しが可能な不揮発性メモリと、ROM等の不揮発性メモリとを組み合わせ使用したもので、一実施形態に係る各種制御処理を実行するために必要なプログラムが格納されている。

[0044] データメモリ13は、記憶媒体として、例えばHDDまたはSSD等の随時書込みおよび読出しが可能な不揮発性メモリと、RAM等の揮発性メモリとを組み合わせ使用したもので、処理の過程で取得および作成された各種データを記憶するために用いられる。

[0045] (3-2) ソフトウェア構成

図4は、この発明の一実施形態に係る中間サーバ10のソフトウェア構成を、図3に示したハードウェア構成と関連付けて示したブロック図である。

データメモリ13の記憶領域には、データパケット記憶部131と、対応表記憶部132とが設けられている。

[0046] データパケット記憶部131は、取得されたデータパケットを記憶するために用いられる。

[0047] 対応表記憶部132は、元のデータと、当該データに所定のハッシュ関数を適用して得られるハッシュ値との対応関係を表す対応表を記憶するために用いられる。対応表記憶部132はまた、上記所定のハッシュ関数も記憶する。

[0048] ただし、記憶部131～132は必須の構成ではなく、例えば、USBメモリなどの外付け記憶媒体や、クラウドに配置されたデータベースサーバ等

の記憶装置に設けられたものであってもよい。

[0049] 制御ユニット 12 は、上記ハードウェアプロセッサ 12 A と、上記プログラムメモリ 12 B とから構成され、ソフトウェアによる処理機能部として、データパケット取得部 12 1 と、パケットキャッシュとしてのデータ復元部 12 2 と、バッファリング処理部 12 3 と、圧縮符号化処理部としてのパケット符号化部 12 4 と、送信制御部 12 5 とを備えている。これらの処理機能部は、いずれもプログラムメモリ 12 B に格納されたプログラムを、上記ハードウェアプロセッサ 12 A に実行させることにより実現される。制御ユニット 12 はまた、ASIC や FPGA などの集積回路を含む、他の多様な形式で実現されてもよい。

[0050] データパケット取得部 12 1 は、受信部として、通信インタフェース 11 を介してデバイス 30 から送信されたデータパケットを取得し、取得したデータパケットをデータパケット記憶部 13 1 に格納する処理を行う。

[0051] データ復元部 12 2 は、データパケット記憶部 13 1 からデータパケットを順次読み出し、ヘッダ情報を削除し、キャッシュに基づいて元のデータに復元する処理を行う。詳細には、データ復元部 12 2 は、対象のデータパケットからヘッダ情報を削除した残りのデータ（キー）が、対応表記憶部 13 2 に格納された対応表に含まれるか否かを判定する。データ復元部 12 2 は、当該キーが対応表に含まれる場合、対応表に基づいてハッシュ値を元のデータに変換して、バッファリング処理部 12 3 に渡す。一方、データが対応表に含まれない場合、データ復元部 12 2 は、例えば、当該データをバッファリング処理部 12 3 に渡すとともに、対応表記憶部 13 2 に格納されたハッシュ関数を読み出し、データにハッシュ関数を適用してハッシュ値を得て、当該データとハッシュ値との対応関係を対応表に追加（更新）する。

[0052] バッファリング処理部 12 3 は、データ復元部 12 2 により復元された元データを複数まとめて、結合データとして出力する処理を行う。詳細には、バッファリング処理部 12 3 は、データ復元部 12 2 から受け取ったデータを一定のサイズになるまでバッファリングし、ロングパケットを生成して、

パケット符号化部 124 に渡す処理を行う。バッファリング処理部 123 は、例えば、1つのイーサネットフレームに格納可能となるように、データのサイズが 1,440 Byte になるまでバッファリングを実施する。

[0053] パケット符号化部 124 は、圧縮符号化処理部として、バッファリング処理部 123 から受け取ったロングパケットに対し、gzip などの情報源符号化アルゴリズムを用いた圧縮方式を適用して圧縮し、符号化データを生成して、送信制御部 125 に渡す処理を行う。

[0054] 送信制御部 125 は、送信部として、パケット符号化部 124 から受け取った符号化データを、通信インタフェース 11 によりネットワーク NW を介して中央サーバ 20 に送信する処理を行う。

[0055] (4) 中央サーバ

図 5 は、この発明の一実施形態に係る中央サーバ 20 のハードウェア構成にソフトウェア構成を追加して示した例を示すブロック図である。

中央サーバ 20 は、ハードウェアとして、例えば、ハードウェアプロセッサと、プログラムメモリと、データメモリ 230 と、通信インタフェース 210 とを備えている。

[0056] 通信インタフェース 210 は、例えば有線または無線インタフェースを有しており、制御ユニット 220 の制御の下、ネットワーク NW を介して外部機器との間で情報の送受信を可能にする。有線インタフェースとしては、例えば有線 LAN が使用され、また無線インタフェースとしては、例えば無線 LAN が使用される。

[0057] データメモリ 230 は、記憶媒体として、例えば HDD または SSD 等の随時書込および読み出しが可能な不揮発性メモリと RAM 等の揮発性メモリを用いたもので、この実施形態を実現するために必要な記憶領域として、符号化データ記憶部 231 と、元データ記憶部 232 とを備えている。

[0058] 符号化データ記憶部 231 は、中間サーバ 10 から受信した符号化データを記憶するために使用される。

[0059] 元データ記憶部 232 は、復元された元のデータを記憶するために使用さ

れる。

[0060] ただし、記憶部 231～232 は必須の構成ではなく、例えば、USBメモリなどの外付け記憶媒体や、クラウドに配置されたデータベースサーバ等の記憶装置に設けられたものであってもよい。

[0061] 制御ユニット 220 は、CPU 等のハードウェアプロセッサと、プログラムメモリと、処理中のデータを一時的に保存する作業用メモリとにより構成され、ソフトウェアによる処理機能部として、符号化データ取得部 221 と、パケット復号部 222 と、元データ抽出部 223 と、出力制御部 224 とを備えている。これらの処理機能部は、いずれもプログラムメモリに格納されたアプリケーションプログラムを上記ハードウェアプロセッサに実行させることにより実現される。制御ユニット 220 は、また、ASIC や FPGA などの集積回路を含む、他の多様な形式で実現されてもよい。

[0062] 符号化データ取得部 221 は、中間サーバ 10 から送信された符号化データを取得し、符号化データ記憶部 231 に格納する処理を行う。

[0063] パケット復号部 222 は、符号化データ記憶部 231 に格納された符号化データを順次読出し、復号（解凍）して符号化前のロングパケットを生成し、元データ抽出部 223 に渡す処理を行う。

[0064] 元データ抽出部 223 は、生成されたロングパケットから元データを抽出し、元データ記憶部 232 に格納する処理を行う。

[0065] 出力制御部 224 は、オペレータ等の要請に応答して元データ記憶部 232 に蓄積されたデータを出力する処理を行う。

[0066] （５）制御サーバ

図 6 は、この発明の一実施形態に係る制御サーバ 40 のハードウェア構成にソフトウェア構成を追加して示した例を示すブロック図である。

制御サーバ 40 は、ハードウェアとして、例えば、ハードウェアプロセッサと、プログラムメモリと、データメモリ 430 と、通信インタフェース 410 とを備えている。

[0067] 通信インタフェース 410 は、例えば有線または無線インタフェースを有

しており、制御ユニット420の制御の下、ネットワークNWを介して外部機器との間で情報の送受信を可能にする。有線インタフェースとしては、例えば有線LANが使用され、また無線インタフェースとしては、例えば無線LANが使用される。

[0068] データメモリ430は、記憶媒体として、例えばHDDまたはSSD等の随時書込および読み出しが可能な不揮発性メモリとRAM等の揮発性メモリを用いたもので、この実施形態を実現するために必要な記憶領域として、負荷状態記憶部431と、制御信号記憶部432とを備えている。

[0069] 負荷状態記憶部431は、取得された各計算機の負荷状態を記憶するために使用される。

[0070] 制御信号記憶部432は、生成された制御信号を記憶するために使用される。

[0071] ただし、記憶部431～432は必須の構成ではなく、例えば、USBメモリなどの外付け記憶媒体や、クラウドに配置されたデータベースサーバ等の記憶装置に設けられたものであってもよい。

[0072] 制御ユニット420は、CPU等のハードウェアプロセッサと、プログラムメモリと、処理中のデータを一時的に保存する作業用メモリとにより構成され、ソフトウェアによる処理機能部として、負荷状態取得部421と、パケットキャッシュ制御部422と、バッファリング制御部423と、パケット符号化制御部424と、制御信号出力制御部425とを備えている。これらの処理機能部は、いずれもプログラムメモリに格納されたアプリケーションプログラムを上記ハードウェアプロセッサに実行させることにより実現される。制御ユニット420は、また、ASICやFPGAなどの集積回路を含む、他の多様な形式で実現されてもよい。

[0073] 負荷状態取得部421は、監視対象である各計算機（デバイス30、中央サーバ20または中間サーバ10）の負荷状態を取得して負荷状態記憶部431に格納する処理を行う。

[0074] パケットキャッシュ制御部422、バッファリング制御部423、および

パケット符号化制御部４２４は、それぞれ、デバイス３０、中間サーバ１０および中央サーバ２０のＣＰＵおよびメモリの状態を監視し、各計算機の負荷状況に応じて、各計算機におけるキャッシュ、バッファリング、パケット符号化を行うかどうかを判断する機能を有する。

[0075] パケットキャッシュ制御部４２２は、負荷状態記憶部４３１から情報を読み出し、パケットキャッシュによるデータ圧縮を実施すべきか否かを判定し、実施するか否かを切り替える処理を行う。パケットキャッシュによる圧縮には計算機資源（特にＣＰＵとメモリ）を利用するため、計算機資源に余剰がない状態のときに、計算機が過負荷状態となる。そこで、パケットキャッシュ制御部４２２は、デバイス３０、中間サーバ１０、中央サーバ２０等の計算機資源に余剰が無い場合は、パケットキャッシュを実施せずに非圧縮の状態データを次のサーバに転送するように制御する。

[0076] バッファリング制御部４２３は、負荷状態記憶部４３１から情報を読み出し、バッファリングを実施すべきか否かを判定し、実施するか否かを切り替える処理を行う。バッファリングには計算機資源（特にメモリ）を利用するため、計算機資源に余剰がない状態のときに、計算機が過負荷状態となる。そこで、バッファリング制御部４２３は、デバイス３０、中間サーバ１０、中央サーバ２０等の計算機資源に余剰が無い場合は、データをバッファリングせずに小さいサイズのデータを次のサーバに転送するように制御する。

[0077] パケット符号化制御部４２４は、負荷状態記憶部４３１から情報を読み出し、パケット符号化によるデータ圧縮を実施すべきか否かを判定し、実施するか否かを切り替える処理を行う。パケット符号化による圧縮には計算機資源（特にＣＰＵとメモリ）を利用するため、計算機資源に余剰がない状態のときに、計算機が過負荷状態となる。そこで、パケット符号化制御部４２４は、デバイス３０、中間サーバ１０、中央サーバ２０等の計算機資源に余剰が無い場合は、パケット符号化を実施せずに非圧縮の状態データを次のサーバに転送するように制御する。

[0078] 制御信号出力制御部４２５は、パケットキャッシュ制御部４２２、バッフ

ァリング制御部４２３、およびパケット符号化制御部４２４から上記判定の結果を受け取り、各処理の実行または停止を制御するための制御信号を生成し、制御信号記憶部４３２に履歴情報として格納するとともに、通信インタフェース４１０を介して出力し、各計算機に送信する処理を行う。

[0079] (動作)

(１) システム

次に、以上のように構成されたデータ圧縮伝送システム１によるデータ圧縮伝送のための処理動作の概要を説明する。図７Ａ～７Ｄはデータ圧縮伝送処理の流れとその内容およびデータフローを示す図である。

[0080] 図７Ａは、データ圧縮伝送システム１全体による処理の流れの概要を示す。

図７Ａでは、デバイス３０から中間サーバ１０までの区間は無線アクセス網、中間サーバ１０から中央サーバ２０までの区間はインターネットである。ただし、図７Ａの構成は一例にすぎず、一実施形態に係る発明を適用できるネットワーク形態は、無線ネットワークとインターネットに限られない（ＷｉＦｉ、ミリ波、光回線等の有線ネットワークに対しても同様に適用可能である）。

[0081] 上述したように、一実施形態に係るデータ圧縮伝送システム１は、複数のデバイス３０（３０１，３０２，・・・）と、中間サーバ１０と、中央サーバ２０と、制御サーバ４０とを備えている。またデータ圧縮伝送システム１は、各デバイス３０に、パケットキャッシュ機能としてのハッシュ化処理部３２２１，３２２２，・・・を備え、中間サーバ１０に、パケットキャッシュ機能としてのデータ復元部１２２と、バッファリング処理部１２３と、パケット符号化部１２４とを備え、中央サーバ２０にパケット復号部２２２を備え、制御サーバ４０に、パケットキャッシュ制御部４２２と、バッファリング制御部４２３と、パケット符号化制御部４２４とを備える。

[0082] パケットキャッシュは、送受信されるデータをキャッシュし、同じデータが何回も送信される場合は、サイズが小さいハッシュに変換して送信するこ

とで、通信トラフィックを削減する機能を持つ。デバイス30が中間サーバ10に対して同じデータを何回も繰り返して送信する場合は、データに時間的な冗長性が発生するため、パケットキャッシュを用いて通信トラフィックを削減することができる。図7Aの例では、パケットキャッシュにより、デバイス30から中間サーバ10までの区間である無線アクセス網のトラフィックを削減できることになる。

[0083] ここで、パケットキャッシュを実行するには、あらかじめ送受信する装置（例えば、第1のデバイス301と中間サーバ10）で共通の関数（ハッシュ関数）を持っておく必要がある。そして、初めてのデータが送信されたときには装置（デバイス301と中間サーバ10）で同じハッシュ関数に基づいて当該データに対応するハッシュ値を求め、ハッシュ値とデータの対応表を各装置内に作成する。次に同じデータが来た場合、送信装置（デバイス301）では対応表に基づいてハッシュ値に変換され、受信装置（中間サーバ10）では同じく対応表に基づいて元のデータに復元される。なお、一般に、IoTデバイス30では、保管できる対応表の容量が多くないため、パケットキャッシュにより圧縮できるものは直近のデータのことが多くなる。

[0084] 次に、バッファリングは、送受信されるデータをバッファリングし、サイズが小さいデータをサイズの大きいデータに変換することで、複数の小さなデータを1つの大きなデータにまとめることができ、通信パケット数を削減する機能を持つ。デバイス30が中央サーバ20に対してショートパケットを何回も送信する場合には、ショートパケットをバッファリングしてロングパケットに変換することで、パケット数を削減することができる。

[0085] パケット符号化は、gzipなどの情報源符号化アルゴリズムを用いた圧縮方式により、大きいサイズのデータを圧縮する機能を持つ。一般に、大きいサイズのデータについては、パケットキャッシュよりもパケット符号化の方が圧縮効率は高い。パケットキャッシュは、同じデータが過去に繰り返して送信されたか、という時間的な冗長性を圧縮する方式である。小さいサイズのデータであれば、同じデータが繰り返して送信される可能性が高くなるが、

大きいサイズのデータの場合は、データが1 Byteでも異なると違うデータとして扱われるため、パケットキャッシュを用いた圧縮は有効に機能しない。そこで、バッファリングによってサイズが大きくなったデータに対して、パケット符号化による圧縮を施すことで、全体として効率的な圧縮を実現することができる。

[0086] 制御サーバ40の各制御部422～424は、それぞれ、デバイス30、中間サーバ10および中央サーバ20のCPUおよびメモリの状態を監視し、各計算機の負荷状況に応じて、各計算機におけるキャッシュ、バッファリング、パケット符号化を行うかどうかを判断し、制御する機能を持つ。

[0087] ただし、制御サーバ40はデータ圧縮伝送システム1に必須の構成ではない。制御サーバ40が備える、負荷状態取得部421、パケットキャッシュ制御部422、バッファリング制御部423、パケット符号化制御部424および制御信号出力制御部425は、データ圧縮伝送システム1内の任意の場所に配置されてよい。例えば、パケットキャッシュ制御部422、バッファリング制御部423およびパケット符号化制御部424のすべてが、中間サーバ10の制御ユニット12内に配置されてもよく、中央サーバ20の制御ユニット220内に配置されてもよく、あるいはそれぞれ別個独立した装置として構成されてもよい。

[0088] 上述したように、中間サーバ10は、デバイス30と中央サーバ20を接続する通信路上に設置されるサーバである。中間サーバ10は、計算機機能を有し、パケットキャッシュとしてのデータ復元部122、バッファリング処理部123、パケット符号化部124に加え、パケットキャッシュ制御部422、バッファリング制御部423、パケット符号化制御部424などを動作させることもできる。中央サーバ20の台数と比較して、中間サーバ10の台数を増やすことができる。例えば、中間サーバ10をモバイル網の無線基地局BSに設置すると、日本全国で数十万台の中間サーバ10を設置することができる。また、中間サーバ10をデバイス30の近傍に設置することで、数百万台の中間サーバ10を設置することができる。

[0089] なお、第1のデバイス301と第2のデバイス302は、それぞれ異なるパケットキャッシュを備えることができる。第1のデバイス301と第2のデバイス302が異なるデータを生成する場合、デバイス301と中間サーバ10との間の通信トラヒックの削減率と、デバイス302と中間サーバ10との間の通信トラヒックの削減率は異なるものとなる。

[0090] 以下で、システム1の動作について、デバイス30に関する動作1-1、中間サーバ10に関する動作1-2、および中央サーバ20に関する動作1-3についてさらに詳細に説明する。

[0091] (2) デバイス

図7Bは、デバイス30に関する動作1-1を、特に第1のデバイス301に関して示す図である。

まずステップS101において、デバイス301は、センシングデータ生成部321の制御の下、センサ群60を構成する各センサ61~6kからセンサインタフェース311を介してセンシング信号を取り込み、所定のサンプリングレートでサンプリングして、16Byteの元データOD1を生成する。なお、この16Byteというデータサイズは一例にすぎず、この実施形態を適用できるデータのサイズは16Byteに限定されない。

[0092] 次いで、デバイス301は、ハッシュ化処理部322の制御の下、生成した元データOD1に対し、パケットキャッシュを適用する。

[0093] 図8は、パケットキャッシュの仕組みについて説明する処理フロー図である。

ここでは、帯域が太いネットワークBN1を流れるトラヒックTF1が、第1の装置PC1と第2の装置PC2との間の帯域が細いネットワークNNを経由して、再び帯域が太いネットワークBN2を流れる例を考える。各々がパケットキャッシュ機能を有する第1の装置PC1と第2の装置PC2が、ネットワークの両端に設置されている。第1の装置PC1および第2の装置PC2の各々には、あらかじめ「キャッシュA」と「キャッシュB」が保存されている。

- [0094] 第1の装置PC1と第2の装置PC2の2つの装置を経由するトラヒック（元のトラヒック）TF1に、「キャッシュA」と同一のデータが含まれる場合、2つの装置間で元のトラヒックTF1をそのまま送受信するのではなく、元のトラヒックの中でキャッシュAのデータと同一の部分を、キャッシュAの索引情報（ハッシュ）HA1に変換して送受信する。
- [0095] 索引情報（ハッシュまたはハッシュ値）とは、パケットキャッシュにおいて、特定のキャッシュを素早く参照できるように、各キャッシュを特定の順番に並べ、その項目が出現する物理的な位置を示す情報である。キャッシュ自体のデータと比較して、索引情報（ハッシュ）は小さくなることが一般的である。
- [0096] 元のトラヒックTF1に含まれるデータに、第1の装置PC1と第2の装置PC2が保持するキャッシュと同一のデータが含まれる場合、第1の装置PC1と第2の装置PC2の間で、冗長性が削減されたデータが送受信される。
- [0097] 例えば、図8では、元のトラヒックTF1の中で冗長性が削減されたデータTF2を、第2の装置PC2が受信した場合、冗長性が削減されたデータに含まれるキャッシュAの索引情報（ハッシュ）の部分を、キャッシュA自体のデータに復元し、元のトラヒックTF3に戻すことができる。この効果により、元のトラヒックTF1の情報量（意味）を失うことなく、2つの装置PC1とPC2の間（すなわち、帯域が細いネットワークNN）で、トラヒックを削減することができるようになる。
- [0098] 図7Bにおいて、16Byteの元データOD1がキャッシュされていない場合（すなわち、ハッシュ化処理部3221により、元データOD1が対応表記憶部332に格納された対応表に存在しないと判定された場合）、デバイス301は、ステップS102（キャッシュミス）に移行し、ハッシュ化処理部3221の制御の下、対応表を更新する処理を行うとともに、データOD1をパケット出力部323に渡す。そして、パケット出力部323の制御の下、16ByteのデータOD1に1Byteのヘッダ情報を付加し

て、17 ByteのデータパケットPKT1を生成する。

[0099] 次いで、デバイス301は、ステップS103において、送信制御部324の制御の下、この生成されたデータパケットPKT1を中間サーバ10に転送する。

[0100] ハッシュ化処理部3221は、例えば、対応表に存在しないデータを受信するたびに、対応表から最も古い情報を削除して新たに得られたデータとハッシュ値との対応関係を追加することにより、対応表を更新することができる。なお、図7Bでは、説明を明りょうにする便宜上、ハッシュ化処理部3221内のデータとして、ハッシュ化処理部3221による処理の後にパケット出力部323によりパケット化されたデータまでを示している。

[0101] 一方、16 Byteの元データOD1がキャッシュされている場合（すなわち、ハッシュ化処理部3221により、元データOD1が対応表記憶部332に格納された対応表に存在すると判定された場合）、デバイス301は、ステップS104（キャッシュヒット）に移行し、ハッシュ化処理部3221の制御の下、16 Byteのデータを2 Byteのハッシュに変換し、パケット出力部323の制御の下、1 Byteのヘッダ情報を付加して合計3 ByteのデータパケットPKT2を生成する。

[0102] 次いで、デバイス301は、ステップS105において、送信制御部324の制御の下、この生成されたデータパケットPKT2を中間サーバ10に転送する。

[0103] （3）中間サーバ

図7Cは、中間サーバ10に関する動作1-2の一例を示す図である。

ステップS103において、中間サーバ10がデバイス301からキャッシュミスとして生成された17 ByteのデータパケットPKT1を受信すると、ステップS106において、中間サーバ10は、パケットキャッシュとしてのデータ復元部122の制御の下、受信した17 ByteのパケットPKT1から1 Byteのヘッダ情報を削除して、16 Byteの元データOD2を復元する。

- [0104] 一方、ステップS 1 0 5において、中間サーバ1 0がデバイス3 0 1からキャッシュヒットとして生成された3 B y t eのデータパケットP K T 2を受信すると、ステップS 1 0 7において、中間サーバ1 0は、パケットキャッシュとしてのデータ復元部1 2 2の制御の下、受信した3 B y t eのパケットP K T 2から1 B y t eのヘッダ情報を削除し、2 B y t eのハッシュから対応表に基づいて1 6 B y t eの元データO D 2を復元する。なお、2 B y t eというハッシュのサイズは一例であり、任意のサイズのハッシュを設定できる。
- [0105] デバイス3 0（第1のデバイス3 0 1）と中間サーバ1 0は、本来は1 6 B y t eのデータを送受信すれば良いのに対し、キャッシュミスの場合は、1 7 B y t eのデータを送受信するため、キャッシュミスが頻発するとデバイス3 0と中間サーバ1 0との間の通信トラヒックが増加してしまう。一方、キャッシュヒットの場合は、1 6 B y t eの代わりに3 B y t eのデータを送受信するだけで良いため、キャッシュヒットが十分に発生する場合は、デバイス3 0と中間サーバ1 0との間の通信トラヒックを大幅に削減することができる。
- [0106] 続いて、中間サーバ1 0は、ステップS 1 0 8において、バッファリング処理部1 2 3の制御の下、複数のデバイス3 0（3 0 1～3 0 n）が生成した1 6 B y t eのデータを一定のサイズになるまでバッファリングする。バッファリング処理部1 2 3は、例えば、1つのイーサネットフレームに格納可能となるように、データのサイズが1, 4 4 0 B y t eになるまでバッファリングを実施し、1, 4 4 0 B y t eのロングパケットL P K T 1を生成する。
- [0107] ここで、中間サーバ1 0上でバッファリングをする際に、複数のデバイス3 0（3 0 1～3 0 n）が生成した1 6 B y t eのデータをそのままバッファリングしてしまうと、バッファリングされた1 6 B y t eのデータが、どのデバイス3 0が生成したのか判別がつかなくなる。そこで、1 6 B y t eのデータに2 B y t eのデバイスI Dを付加することで、バッファリング

された 16 Byte のデータがどのデバイス 30 が生成したものを判別できるようにする。なお、デバイス 30 と中間サーバ 10 とが通信開始時の時点でデバイス ID に関する情報の交換を行うことで、中間サーバ 10 は、各デバイス 30 のデバイス ID を知ることができる。

[0108] 次いで、中間サーバ 10 は、ステップ S 109 において、パケット符号化部 124 の制御の下、バッファリング処理部 123 により生成された 1,440 Byte のロングパケット L P K T 1 に対して、パケット符号化による圧縮処理を行う。ここで、パケット符号化部 124 は、情報源符号化方式を用いて 1,440 Byte のデータの圧縮を試みるが、実際にどのくらいのサイズが圧縮されるかについては、データの内容 (Byte 列の並び方) に左右される。100 分の 1 程度まで圧縮できることもあれば、ほとんど圧縮できないこともある。ここでは、5 分の 1 程度に圧縮できると仮定し、パケット符号化部 124 による圧縮後の符号化データ E D 1 のサイズを 300 Byte とする。

[0109] 中間サーバ 10 は、次いで、ステップ S 110 において、送信制御部 125 の制御の下、圧縮後の 300 Byte の符号化データ E D 1 を中央サーバ 20 に転送する。

[0110] (4) 中央サーバ

図 7 D は、中央サーバ 20 に関する動作 1-3 の一例を示す図である。

ステップ S 110 において中央サーバ 20 が中間サーバ 10 から 300 Byte の符号化データ E D 1 を受信すると、ステップ S 111 において、パケット復号部 222 の制御の下、300 Byte のデータ E D 1 を、情報源復号化を用いて解凍する。解凍後のデータ L P K T 2 には、2 Byte のデバイス ID と 16 Byte の元データの複数の組み合わせがバッファリングされている。

[0111] 次いで、中央サーバ 20 は、ステップ S 112 において、元データ抽出部 223 の制御の下、16 Byte の元データをデバイス ID ごとに振り分けることで、各デバイス 30 が生成したデータを元に戻し、第 1 のデバイス 3

01により生成された元データOD3を得ることができる。

[0112] (5) 制御サーバ

図9は、制御サーバ40による制御信号生成の処理手順と処理内容の一例を示すフローチャートである。

制御サーバ40は、ステップS201において、処理を開始するトリガの有無を取得している。この状態で、例えば、一定時間ごとにトリガを発生するタイマー（図示せず）からのトリガを受け取ると、以下の処理を開始する。

[0113] まず、制御サーバ40は、ステップS202において、負荷状態取得部421の制御の下、監視対象である各計算機の負荷状態を取得し、負荷状態記憶部431に記憶させる。一実施形態では、制御サーバ40は、中間サーバ10と通信可能に接続されており、中間サーバ10の負荷状態を中間サーバ10から直接取得する。制御サーバ40はまた、中間サーバ10を介してデバイス30および中央サーバ20の負荷状態を取得することが可能である。この場合、中間サーバ10は、デバイス30および中央サーバ20から定期的にCPU使用率やメモリ使用量などの負荷状態を取得するように構成される。あるいは、制御サーバ40は、ネットワークNWを介してデバイス30および中央サーバ20と直接通信することによってそれぞれの負荷状態を取得するようにしてもよい。

[0114] 次に、ステップS203において、制御サーバ40は、パケットキャッチ制御部422、バッファリング制御部423およびパケット符号化制御部424の制御の下、負荷状態記憶部431から負荷状態を読み出し、あらかじめ設定されたしきい値と比較することにより、各計算機について過負荷状態が検出されたか否かを判定する。例えば、制御サーバ40は、いずれか特定の計算機のCPU使用率およびメモリ使用量の両方がそれぞれについてあらかじめ設定されたしきい値を下回るときには、過負荷状態ではないと判定するように構成される。制御サーバ40がすべての計算機の過負荷状態を一括して判定するようにしてもよいし、各制御部422～424がそれぞれ

の基準に基づいて1つまたは複数の計算機の過負荷状態を判定するようにしてもよい。過負荷状態が検出されなければ、処理は終了し、次のトリガを受け取るまで待機する。

[0115] 一方、ステップS203において過負荷状態が検出された場合、制御サーバ40は、ステップS204において、パケットキャッシュ制御部422、バッファリング制御部423およびパケット符号化制御部424の制御の下、あらかじめ設定された制御基準に基づく適切な制御を決定し、制御信号出力制御部425の制御の下、制御信号を生成して制御対象の計算機へと出力する。

[0116] 各制御部422～424における過負荷の判定および制御信号出力制御部425による制御信号を生成するための制御基準は、あらかじめシステム設計者等が任意に設定可能である。例えば、特定のデバイス301について過負荷状態が検出されたときには、当該デバイス301が接続する中間サーバ10と、その中間サーバ10に接続されたすべてのデバイス302, . . . 30nに対し、パケットキャッシュを停止してデータをハッシュ化せずそのまま送信するように指示する制御信号を生成し出力するようにしてもよい。一例として、パケットキャッシュ制御部422が、特定のデバイス301が過負荷状態にあると判定されたことに応じて、制御信号出力制御部425に対し、パケットキャッシュ機能を停止するようにとの指示を出力する。そして、この指示を受け取った制御信号出力制御部425が、対象とする計算機（デバイス301, 302, . . . 30nと中間サーバ10）に対し、ハッシュ化処理を実行せずにデータを送信するよう指示する制御信号を生成し送信することができる。

[0117] あるいは、中間サーバ10に過負荷状態が検出されたときには、当該中間サーバ10に対して一定時間バッファリング処理を行わないように制御してもよい。または中間サーバ10の過負荷状態が解消するまで、当該中間サーバ10がバッファリング処理および符号化処理を行わずにデータを中央サーバ20に転送するように制御してもよい。一例として、バッファリング制御

部 4 2 3 およびパケット符号化制御部 4 2 4 が、中間サーバ 1 0 が過負荷状態にあると判定されたことに応じて、制御信号出力制御部 4 2 5 に対し、バッファリング機能およびパケット符号化機能を停止するようにとの指示を出力する。そして、この指示を受け取った制御信号出力制御部 4 2 5 が、対象とする計算機（中間サーバ 1 0）に対し、バッファリング処理および圧縮符号化処理を実行せずにデータを送信するよう指示する制御信号を生成し送信することができる。

[0118] また、中央サーバ 2 0 に過負荷状態が検出されたときには、例えば、当該中央サーバ 2 0 に接続された複数の中間サーバ 1 0 のうち任意に選択された半数の中間サーバ 1 0 に対して、符号化処理を行わずにデータを中央サーバ 2 0 に転送するよう指示することもできる。あるいは、強化学習をはじめとする機械学習手法を用いて、計算機の負荷を軽減する最適解を得ることにより最適制御を行うようにしてもよい。

[0119] （効果）

以上詳述したように、この発明の一実施形態では、複数のデバイス 3 0 により生成されたデータをネットワーク NW を介して中央サーバ 2 0 で収集するためのデータ圧縮伝送システム 1 であって、複数のデバイス 3 0 と中央サーバ 2 0 との間に配置された中間サーバ 1 0 を具備するシステムが提供される。このデータ圧縮伝送システム 1 では、上記複数のデバイス 3 0 の各々が、パケットキャッシュ機能により、元のデータから得られるハッシュ値と元のデータとの対応関係を表す対応表を記憶しておき、送信対象のデータが対応表に含まれる場合にはデータをハッシュ値に変換して、ヘッダ情報を付加してデータパケットとして出力する。また、上記データ圧縮伝送システム 1 では、中間サーバ 1 0 が、パケットキャッシュ機能により、複数のデバイス 3 0 の各々から送信されたデータパケットを取得し、取得したデータパケットからヘッダ情報を削除し、残りのデータにハッシュ値が含まれる場合にはハッシュ値を元のデータに変換してデータを復元する。中間サーバ 1 0 はまた、バッファリング機能により、上記復元されたデータをバッファリングし

てロングパケット（結合データ）として出力する。中間サーバ10はまた、上記ロングパケットを圧縮符号化して符号化データとして出力する。

[0120] 中間サーバ10を具備しない従来のシステムでは、パケットキャッシュの機能がデバイス30と中央サーバ20に配置されていた。また中間サーバ10を具備しない従来のシステムでは、バッファリング機能もデバイス30に配置されていた。ここで、第1のデバイス301と第2のデバイス302は、それぞれ異なるパケットキャッシュを備え、第1のデバイス301と第2のデバイス302が異なるデータを生成する場合、第1のデバイス301のパケットキャッシュと中央サーバ20のパケットキャッシュの間の通信トラヒックの削減率と、第2のデバイス302のパケットキャッシュと中央サーバ20のパケットキャッシュとの間の通信トラヒックの削減率は異なる。同様に、第1のデバイス301と第2のデバイス302は、それぞれ異なるバッファリング装置を備え、第1のデバイス301と第2のデバイス302が異なるデータを生成する場合、やはり第1のデバイス301のパケットキャッシュと中央サーバ20のパケットキャッシュの間のパケット数の削減率と、第2のデバイス302のパケットキャッシュと中央サーバ20のパケットキャッシュとの間のパケット数の削減率は異なるものとなる。

[0121] このような従来のシステムでは、デバイス30は、生成した16Byteのデータに対し、一定のサイズのパケットになるまでバッファリングしていた。例えば、1つのイーサネットフレームに格納可能となるように、データのサイズが1,440Byteになるまでバッファリングを実施していた。そして、バッファリングした1,440Byteのデータがパケットキャッシュに格納されていない場合（キャッシュミス）は、1,440Byteのデータに1Byteのヘッダ情報を付加して、1,441Byteのデータとして中央サーバ20に転送する。中央サーバ20は、受信した1,441Byteのデータから、1Byteのヘッダ情報を削除して、元データを復元する。一方、バッファリングした1,440Byteのデータがパケットキャッシュに格納されている場合（キャッシュヒット）は、1,440By

t e のデータを 2 B y t e のハッシュに変換し、1 B y t e のヘッダ情報を付加して、3 B y t e のデータとして中央サーバ 2 0 に転送する。中央サーバ 2 0 は、受信した 3 B y t e のデータから、1 B y t e のヘッダ情報を削除して、ハッシュから元のデータを復元する。

[0122] 上記のように、パケットキャッシュは、同じデータが過去に繰り返し送信されたか、という時間的な冗長性を圧縮する方式である。小さいサイズのデータであれば、同じデータが繰り返し送信される可能性が高くなるが、大きいサイズのデータの場合は、データが 1 B y t e でも異なると違うデータとして扱われ、パケットキャッシュを用いた圧縮が有効に機能しなくなる。

[0123] これに対し、一実施形態に係るデータ圧縮伝送システム 1 では、パケットキャッシュを、デバイス 3 0 と中間サーバ 1 0 に配置している。デバイス 3 0 が中間サーバ 1 0 に対して同じデータを何回も繰り返し送信する場合は、データに時間的な冗長性が発生するため、パケットキャッシュを用いることで通信トラヒックを削減することができる。

[0124] また、一実施形態に係るデータ圧縮伝送システム 1 では、バッファリング処理部を中間サーバ 1 0 に配置している。デバイス 3 0 は、バッファリング処理部を具備せず、バッファリングなしのデータをパケットキャッシュにより圧縮し、中間サーバ 1 0 にデータを送信する。中間サーバ 1 0 では、複数のデバイス 3 0 から受信したデータのバッファリングを行い、サイズの小さいデータ（ショートパケット）をサイズの大きいデータ（ロングパケット）に変換する。

[0125] また、一実施形態に係るデータ圧縮伝送システム 1 では、パケット符号化部および復号部を中間サーバ 1 0 と中央サーバ 2 0 に配置している。中間サーバ 1 0 でバッファリングしたデータをパケット符号化方式により圧縮し、中間サーバ 1 0 から中央サーバ 2 0 へデータを送信する。

[0126] さらに、一実施形態に係るデータ圧縮伝送システム 1 は、パケットキャッシュ制御部、パケット符号化制御部、およびバッファリング制御部の 3 つの機能部を具備しており、デバイス 3 0 と中間サーバ 1 0 と中央サーバ 2 0 が

、データ圧縮やバッファリングの処理によって過負荷状態に陥ることを回避することができる。

[0127] デバイス30が生成するデータ量は時間ごとに変化する場合があり、デバイス30が地理的に移動する場合は、中間サーバ10に接続するデバイス30の台数が中間サーバ10ごとに偏ることもある。IoTなどの分野では、デバイス30と中間サーバ10と中央サーバ20に発生する負荷が時時刻刻と変化するため、どのくらいの性能のハードウェアを用意すればよいかという点について一定の解がない。そのため、ハードウェアが過負荷状態の場合にはデータの圧縮やバッファリングを行わずに、データをそのまま転送することで、ハードウェアの過負荷状態を未然に防ぐことができる。また、ネットワークに大量のデータが流れていて、ネットワークが過負荷状態の場合には、計算負荷は高くなるがより圧縮効率の高いアルゴリズムに切り替えるなどの工夫をすることもできる。一実施形態に係るデータ圧縮伝送システムでは、計算機性能とネットワーク性能のバランスをとりながら、全体的なアーキテクチャの中で最適なデータ圧縮を実現することができる。

[0128] また、IoTなどの分野において、デバイスが生成するデータのサイズは小さいことが多く、高頻度に生成されるという特徴を持つ。高頻度に生成される小さいサイズのデータを圧縮するには、パケットキャッシュを用いた圧縮が有効であるが、従来のパケットキャッシュだけではパケット数を削減することはできなかった。本発明では、従来のシステムに対して、デバイス30と中央サーバ20の間の区間に、パケットキャッシュとバッファリングとパケット符号化の機能を具備する中間サーバ10を設置することで、通信トラヒックの削減と通信パケット数の削減とネットワーク接続数の削減をすべて兼ね備えるだけでなく、リアルタイム性も担保した全体アーキテクチャを実現することができる。

[0129] また、従来のシステムにおいて、デバイス30が具備していた機能を中間サーバ10に具備させることで、デバイス30の機能を簡素化でき、デバイス30のコストやメンテナンス性を向上することができる。中間サーバ10

のコストやメンテナンス性は、デバイス 30 のコストやメンテナンス性よりも優れているため、中間サーバ 10 を活用したシステムは、事業化等を見据えた上で実現性の高い方式である。

[0130] 上記のような一実施形態に係るデータ圧縮伝送システム 1 により、従来のシステムの 3 つの課題が以下のように解決される。

[0131] [課題 1] の解決

従来のシステムでは、デバイス 30 と中央サーバ 20 の間の通信にパケットキャッシュを適用することで、デバイス 30 と中央サーバ 20 の間の通信トラヒックを削減することはできる。しかし、通信パケット数は変わらないため、中央サーバ 20 にデバイス 30 のデータを収集する際のコストが増加する。

[0132] これに対し、上記一実施形態に係るデータ圧縮伝送システム 1 では、デバイス 30 と中間サーバ 10 の間の区間はパケットキャッシュを行い、複数のデバイス 30 のデータを中間サーバ 10 でバッファリングし、パケット符号化部 124 を用いて圧縮することができる。すなわち、デバイス 30 と中間サーバ 10 の間の区間はパケットキャッシュによる圧縮を行い、中間サーバ 10 と中央サーバ 20 の間の区間はパケット符号化による圧縮を行う。デバイス 30 と中間サーバ 10 の間、および中間サーバ 10 と中央サーバ 20 の間のすべての区間において、データを圧縮することができるため、すべての通信路において通信トラヒックを削減することができる。

[0133] さらに、データ圧縮伝送システム 1 では、中間サーバ 10 と中央サーバ 20 の間の区間では、パケット数を削減することができる。例えば、図 7 A ～ 7 D の例では、中間サーバ 10 において 80 台分のデバイスのデータをバッファリングする場合、中間サーバ 10 において 80 台分のデバイスが生成する 16 Byte のデータを、1 つのパケット (1, 440 Byte) にまとめることで、中央サーバ 20 に到着する通信パケット数を 80 分の 1 にすることができる。このように、中間サーバ 10 と中央サーバ 20 の間の区間において、通信トラヒックを削減するだけでなく、パケット数も削減すること

ができるようになる。

[0134] また、データ圧縮伝送システム 1 では、デバイス 30 と中間サーバ 10 の間の区間は、従来のシステムと同様に、パケットキャッシュによる圧縮を行う。そのため、通信パケット数は変わらないため、全体で見たときに、デバイス 30 と中間サーバ 10 の間の区間の通信パケット数を削減することはできない。しかし、中間サーバ 10 の台数は、中央サーバ 20 の台数と比較してより多くの台数を設置することができる。例えば、中間サーバのない従来のシステムでは、デバイス 30 の台数が 1,000 台、中央サーバ 20 が 1 台の場合は、1,000 台分のデバイス 30 の通信パケットが中央サーバ 20 に一斉に到着する。一方、上記データ圧縮伝送システム 1 では、デバイス 30 の台数が 1,000 台、中央サーバ 20 が 1 台のときに、中間サーバ 10 を 10 台配置すれば、1,000 台分のデバイス 30 通信パケットを 10 台の中間サーバ 10 に負荷分散できる。これにより、デバイス 30 と中間サーバ 10 の間の区間の通信パケット数を 10 分の 1 にすることができる。

[0135] このように、複数台のデバイス 30 と 1 台の中央サーバ 20 の間の区間に、複数台の中間サーバ 10 を設置することで、中間サーバ 10 で複数台の通信パケットのバッファリングを行いながら、通信トラヒックの削減と、通信パケット数の削減を両立することができるようになる。

[0136] [課題 2] の解決

従来のシステムでは、デバイス 30 上でデータをバッファリングすることで、通信パケット数を削減することができるが、データをバッファリングするための遅延時間が発生する。リアルタイム性が重要なユースケースでは、バッファリングにより通信パケット数を削減することはできなくなる。

[0137] 上記一実施形態に係るデータ圧縮伝送システム 1 では、デバイス 30 上ではデータのバッファリングを行わず、中間サーバ 10 上で複数台のデバイス 30 のデータのバッファリングを行う。従来のシステムでは、1 台のデバイスが生成するデータを、デバイス自身が十分なサイズが溜まるまでバッファリングするため、バッファリング遅延時間は大きくなる。一方、中間サーバ

10上で複数台のデバイス30のデータを集約することで、短時間に大量のデータを受信してバッファリングすることができるため、バッファリングに要する遅延時間を小さくすることができる。例えば、1台のデバイス30が毎秒10Byteのデータを生成する場合、1,000Byteの大きさになるまでバッファリングすると、バッファリング遅延時間は100秒となる。一方、1,000台のデバイス30のデータを中間サーバ10で集約する場合、バッファリング遅延時間は0.1秒となる。この効果により、上記データ圧縮伝送システム1では、リアルタイム性が重要なユースケースに対しても、バッファリングによる遅延時間の影響を抑えながら、通信トラヒックと通信パケット数を削減することができる。

[0138] [課題3]の解決

従来のシステムでは、中央サーバ20はデバイス30の台数分のネットワーク接続を維持する必要がある。IoTなどの分野ではデバイス30の台数は数億台規模となるため、中央サーバ20に多数のネットワーク接続が生成されると、COMなどの接続問題が発生する。

[0139] この発明の一実施形態では、複数台のデバイス30の通信を中間サーバ10で集約することができる。デバイス30の台数が1,000万台、中央サーバ20が1台の場合に、1,000万台分のデバイスが中央サーバ20と直接接続する場合は、中央サーバ20に発生するネットワーク接続の数は1,000万本となる。一方、デバイス30の台数が1,000万台、中央サーバ20が1台、中間サーバ10が1,000台の場合、中央サーバ20に発生するネットワーク接続の数は1000本となる。1,000万台のデバイス30の通信を1,000台の中間サーバ10で集約してバッファリングすることで、中間サーバ10と中央サーバ20に発生するネットワーク接続数を大幅に削減することができる。

[0140] 上記実施形態の一態様では、中央サーバ20が、中間サーバ10から送信された符号化データを復号して結合データを生成する復号部222を備えてもよい。

- [0141] この一態様によれば、中央サーバ20は、中間サーバ10によって圧縮符号化されたデータを復号し、符号化前の結合データを生成する。これにより、中間サーバ10と中央サーバ20との間の通信量を低減しつつ、中央サーバ20において、符号化前のデータを収集し、蓄積することができる。
- [0142] 上記実施形態の他の一態様では、上記データ圧縮伝送システム1が、複数のデバイス30、上記中間サーバ10および上記中央サーバ20のうちの少なくとも1つについての負荷状態を取得する負荷状態取得部421と、上記取得された負荷状態に応じて、上記ハッシュ化処理を実行せずにデータを送信するよう指示する第1の制御信号、上記バッファリング処理を実行せずにデータを出力するよう指示する第2の制御信号、または上記圧縮符号化処理を実行せずにデータを送信するよう指示する第3の制御信号を生成して出力する処理制御部422、423または424とをさらに具備してもよい。
- [0143] この一態様によれば、複数のデバイス30、中間サーバ10および中央サーバ20のうちの少なくとも1つについての負荷状態が取得され、取得された負荷状態に応じて、ハッシュ化処理、バッファリング処理または圧縮符号化処理を実行せずにデータを送信／出力するよう指示する制御信号が生成され出力される。これにより、各計算機の負荷状態に応じた圧縮処理の制御が可能となり、各計算機の負荷を軽減しながらデータ圧縮伝送を行うことができる。
- [0144] 上記実施形態の他の一態様では、生成したデータをキャッシュに基づいてハッシュ値に変換し、当該ハッシュ値を含むパケットを生成して送信する複数のデバイス30と、上記複数のデバイス30により生成されたデータをネットワークを介して収集する中央サーバ20との間に配置される中間サーバ10が、上記複数のデバイス30の各々から送信された上記ハッシュ値を含むパケットを受信する受信部121と、上記受信したパケットに含まれるハッシュ値を元データに復元するデータ復元部122と、上記復元された元データを複数まとめて結合データとして出力するバッファリング処理を行うバッファリング処理部123と、上記出力された結合データを圧縮して符号化

データを生成する圧縮符号化処理を行う圧縮符号化処理部 124 と、上記符号化データを上記中央サーバに送信する送信部 125 とを備え得る。

[0145] これにより、やはり、複数のデバイスと、中央サーバと、それらの間に配置された中間サーバとを備えるデータ圧縮伝送システムにおいて、IoTデバイスからのデータ収集に求められるリアルタイム性を担保した上で、有効な通信トラフィックおよびパケット数の削減を実現することができる。

[0146] 上記実施形態の他の一態様では、上記中間サーバ 10 が、上記複数のデバイス 30、上記中間サーバ 10 および上記中央サーバ 20 のうちの少なくとも 1 つについての負荷状態を取得する、負荷状態取得部 421 と、上記取得された負荷状態に応じて、上記ハッシュ値に変換する処理を実行せずにデータを送信するよう指示する第 1 の制御信号、上記バッファリング処理を実行せずにデータを出力するよう指示する第 2 の制御信号、または上記圧縮符号化処理を実行せずにデータを送信するよう指示する第 3 の制御信号を生成して出力する処理制御部 422、423 または 424 とをさらに備えてもよい。

[0147] これにより、やはり、各計算機の負荷状態に応じた圧縮処理の制御が可能となり、各計算機の負荷を軽減しながらデータ圧縮伝送を行うことができる。

[0148] [他の実施形態]

なお、この発明は上記実施形態に限定されるものではない。

例えば、上述したように、制御サーバ 40 は、データ圧縮伝送システム 1 に不可欠な構成ではない。制御サーバ 40 が備える各機能部は、中間サーバ 10 の制御ユニット 12 内に設けることもでき、中央サーバ 20 の制御ユニット 212 内に設けることもでき、あるいは他の複数のエッジサーバに分散配置することもできる。

[0149] また、以上で説明したデバイス 30 と中央サーバ 20 との間のネットワーク接続形態および中間サーバ 10 の接続形態は、一例にすぎず、上記の形態に限定されない。

- [0150] さらに、デバイス 30、中央サーバ 20 および中間サーバ 10 が備える各機能部を、クラウドコンピュータやエッジルータ等に分散配置し、これらの装置が互いに連携することにより処理を行うようにしてもよい。
- [0151] その他、ハッシュ化に用いる対応表のフォーマットや対応表更新のタイミング等についても、この発明の要旨を逸脱しない範囲で種々変形して実施可能である。
- [0152] 上記処理を実現するプログラムは、コンピュータで読み取り可能な記録媒体（または記憶媒体）に格納して提供されてもよい。プログラムは、インストール可能な形式のファイルまたは実行可能な形式のファイルとして記録媒体に記憶される。記録媒体の例は、磁気ディスク、光ディスク（CD-ROM、CD-R、DVD-ROM、DVD-R など）、光磁気ディスク（MO など）、半導体メモリを含む。また、上記処理を実現するプログラムを、インターネットなどのネットワークに接続されたコンピュータ（サーバ）上に格納し、ネットワーク経由でコンピュータ（クライアント）にダウンロードさせてもよい。
- [0153] 要するにこの発明は、上記実施形態そのままに限定されるものではなく、実施段階ではその要旨を逸脱しない範囲で構成要素を変形して具体化できる。また、上記実施形態に開示されている複数の構成要素の適宜な組み合わせにより種々の発明を形成できる。例えば、実施形態に示される全構成要素から幾つかの構成要素を削除してもよい。さらに、異なる実施形態に亘る構成要素を適宜組み合わせてもよい。

符号の説明

- [0154] 1 …データ圧縮伝送システム
10 …中間サーバ
11 …通信インタフェース
12 …制御ユニット
12A …ハードウェアプロセッサ
12B …プログラムメモリ

1 3 …データメモリ
2 0 …中央サーバ
3 0, 3 0 1, 3 0 2, 3 0 n …デバイス
4 0 …制御サーバ
5 0 …バス
6 0 …センサ群
6 1 ～ 6 k …センサ
7 1 …入力デバイス
7 2 …出力デバイス
1 2 1 …データパケット取得部
1 2 2 …データ復元部
1 2 3 …バッファリング処理部
1 2 4 …パケット符号化部
1 2 5 …送信制御部
1 3 1 …データパケット記憶部
1 3 2 …対応表記憶部
2 1 0 …通信インタフェース
2 1 2 …制御ユニット
2 2 0 …制御ユニット
2 2 1 …符号化データ取得部
2 2 2 …パケット復号部
2 2 3 …元データ抽出部
2 2 4 …出力制御部
2 3 0 …データメモリ
2 3 1 …符号化データ記憶部
2 3 2 …元データ記憶部
3 1 0 …通信インタフェース
3 1 1 …センサインタフェース

3 1 2 …入出力インタフェース
3 2 0 …制御ユニット
3 2 1 …センシングデータ生成部
3 2 2 …ハッシュ化処理部
3 2 3 …パケット出力部
3 2 4 …送信制御部
3 3 0 …データメモリ
3 3 1 …センシングデータ記憶部
3 3 2 …対応表記憶部
4 1 0 …通信インタフェース
4 2 0 …制御ユニット
4 2 1 …負荷状態取得部
4 2 2 …パケットキャッシュ制御部
4 2 3 …バッファリング制御部
4 2 4 …パケット符号化制御部
4 2 5 …制御信号出力制御部
4 3 0 …データメモリ
4 3 1 …負荷状態記憶部
4 3 2 …制御信号記憶部
3 2 2 1, 3 2 2 2 …ハッシュ化処理部

請求の範囲

- [請求項1] 複数のデバイスにより生成されたデータをネットワークを介して中央サーバで収集するためのデータ圧縮伝送システムであって、
- 前記複数のデバイスと前記中央サーバとの間に配置された中間サーバを具備し、
- 前記複数のデバイスの各々は、
- 生成したデータをキャッシュに基づいてハッシュ値に変換するハッシュ化処理を行うハッシュ化処理部と、
- 前記ハッシュ値を含むパケットを生成して前記中間サーバに送信する第1の送信部と
- を備え、
- 前記中間サーバは、
- 前記複数のデバイスの各々から送信された前記パケットを受信する受信部と、
- 前記受信したパケットに含まれるハッシュ値を元データに復元するデータ復元部と、
- 前記復元された元データを複数まとめて結合データとして出力するバッファリング処理を行うバッファリング処理部と、
- 前記出力された結合データを圧縮して符号化データを生成する圧縮符号化処理を行う圧縮符号化処理部と、
- 前記符号化データを前記中央サーバに送信する第2の送信部と
- を備える、データ圧縮伝送システム。
- [請求項2] 前記中央サーバは、前記中間サーバから送信された前記符号化データを復号して前記結合データを生成する復号部を備える、請求項1に記載のデータ圧縮伝送システム。
- [請求項3] 前記複数のデバイス、前記中間サーバおよび前記中央サーバのうちの少なくとも1つについての負荷状態を取得する負荷状態取得部と、
- 前記取得された負荷状態に応じて、前記ハッシュ化処理を実行せず

にデータを送信するよう指示する第1の制御信号、前記バッファリング処理を実行せずにデータを出力するよう指示する第2の制御信号、または前記圧縮符号化処理を実行せずにデータを送信するよう指示する第3の制御信号を生成して出力する処理制御部とをさらに具備する、請求項1または2に記載のデータ圧縮伝送システム。

[請求項4]

生成したデータをキャッシュに基づいてハッシュ値に変換し、当該ハッシュ値を含むパケットを生成して送信する複数のデバイスと、前記複数のデバイスにより生成されたデータをネットワークを介して収集する中央サーバとの間に配置される中間サーバであって、

前記複数のデバイスの各々から送信された前記ハッシュ値を含むパケットを受信する受信部と、

前記受信したパケットに含まれるハッシュ値を元データに復元するデータ復元部と、

前記復元された元データを複数まとめて結合データとして出力するバッファリング処理を行うバッファリング処理部と、

前記出力された結合データを圧縮して符号化データを生成する圧縮符号化処理を行う圧縮符号化処理部と、

前記符号化データを前記中央サーバに送信する送信部とを備える、中間サーバ。

[請求項5]

前記複数のデバイス、前記中間サーバおよび前記中央サーバのうちの少なくとも1つについての負荷状態を取得する負荷状態取得部と、

前記取得された負荷状態に応じて、前記ハッシュ値に変換する処理を実行せずにデータを送信するよう指示する第1の制御信号、前記バッファリング処理を実行せずにデータを出力するよう指示する第2の制御信号、または前記圧縮符号化処理を実行せずにデータを送信するよう指示する第3の制御信号を生成して出力する処理制御部とをさらに備える、請求項4に記載の中間サーバ。

[請求項6]

データを生成する複数のデバイスと、前記複数のデバイスにより生

成されたデータをネットワークを介して収集する中央サーバと、前記複数のデバイスと前記中央サーバとの間に配置される中間サーバとを具備するデータ圧縮伝送システムが実行する、データ圧縮伝送方法であって、

前記複数のデバイスの各々が、生成したデータをキャッシュに基づいてハッシュ値に変換するハッシュ化処理を行う過程と、

前記複数のデバイスの各々が、前記ハッシュ値を含むパケットを生成して前記中間サーバに送信する過程と、

前記中間サーバが、前記複数のデバイスの各々から送信された前記パケットを受信する過程と、

前記中間サーバが、前記受信したパケットに含まれるハッシュ値を元データに復元する過程と、

前記中間サーバが、前記復元された元データを複数まとめて結合データとして出力するバッファリング処理を行う過程と、

前記中間サーバが、前記出力された結合データを圧縮して符号化データを生成する圧縮符号化処理を行う過程と、

前記中間サーバが、前記符号化データを前記中央サーバに送信する過程とを備える、

データ圧縮伝送方法。

[請求項7]

キャッシュに基づいてデータをハッシュ値に変換し、当該ハッシュ値を含むパケットを生成して送信する複数のデバイスと、前記複数のデバイスにより生成されたデータをネットワークを介して収集する中央サーバとの間に配置される中間サーバが実行する、データ圧縮伝送方法であって、

前記複数のデバイスの各々から送信された前記ハッシュ値を含むパケットを受信する過程と、

前記受信したパケットに含まれるハッシュ値を元データに復元する過程と、

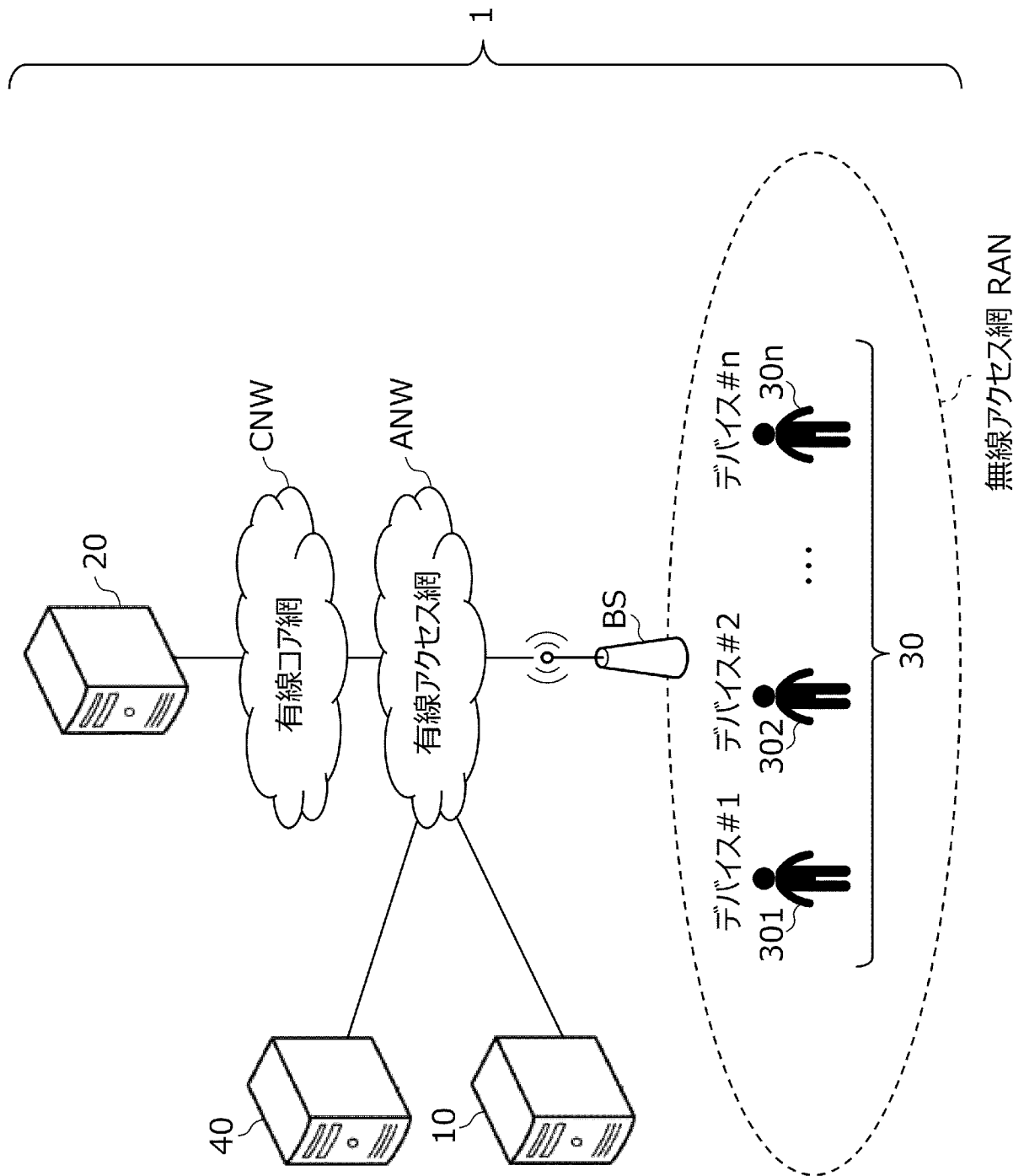
前記復元された元データを複数まとめて結合データとして出力するバッファリング処理を行う過程と、

前記出力された結合データを圧縮して符号化データを生成する圧縮符号化処理を行う過程と、

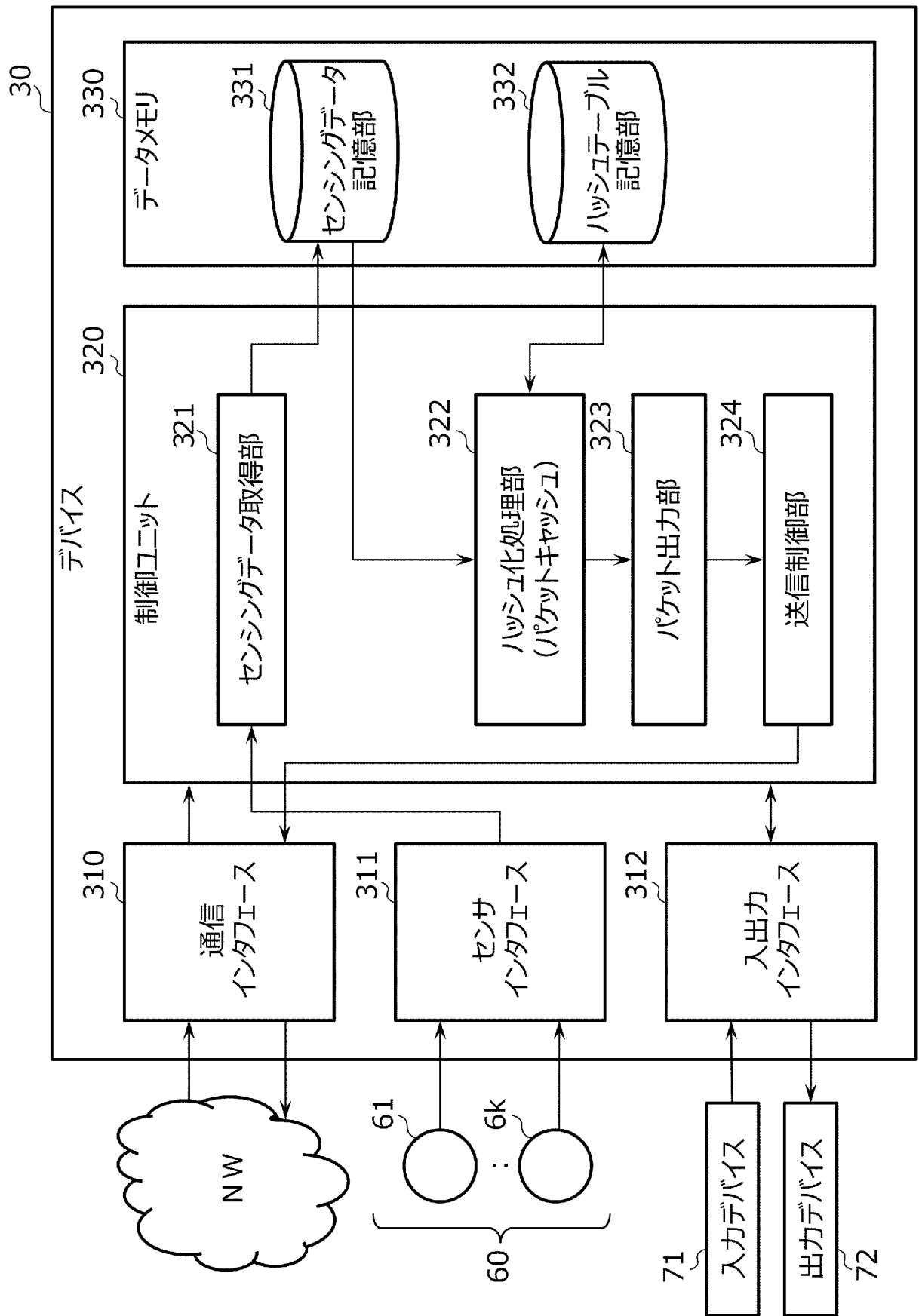
前記符号化データを前記中央サーバに送信する過程とを備える、データ圧縮伝送方法。

[請求項8] 請求項4 または 5 に記載の中間サーバの各部による処理をプロセッサに実行させるプログラム。

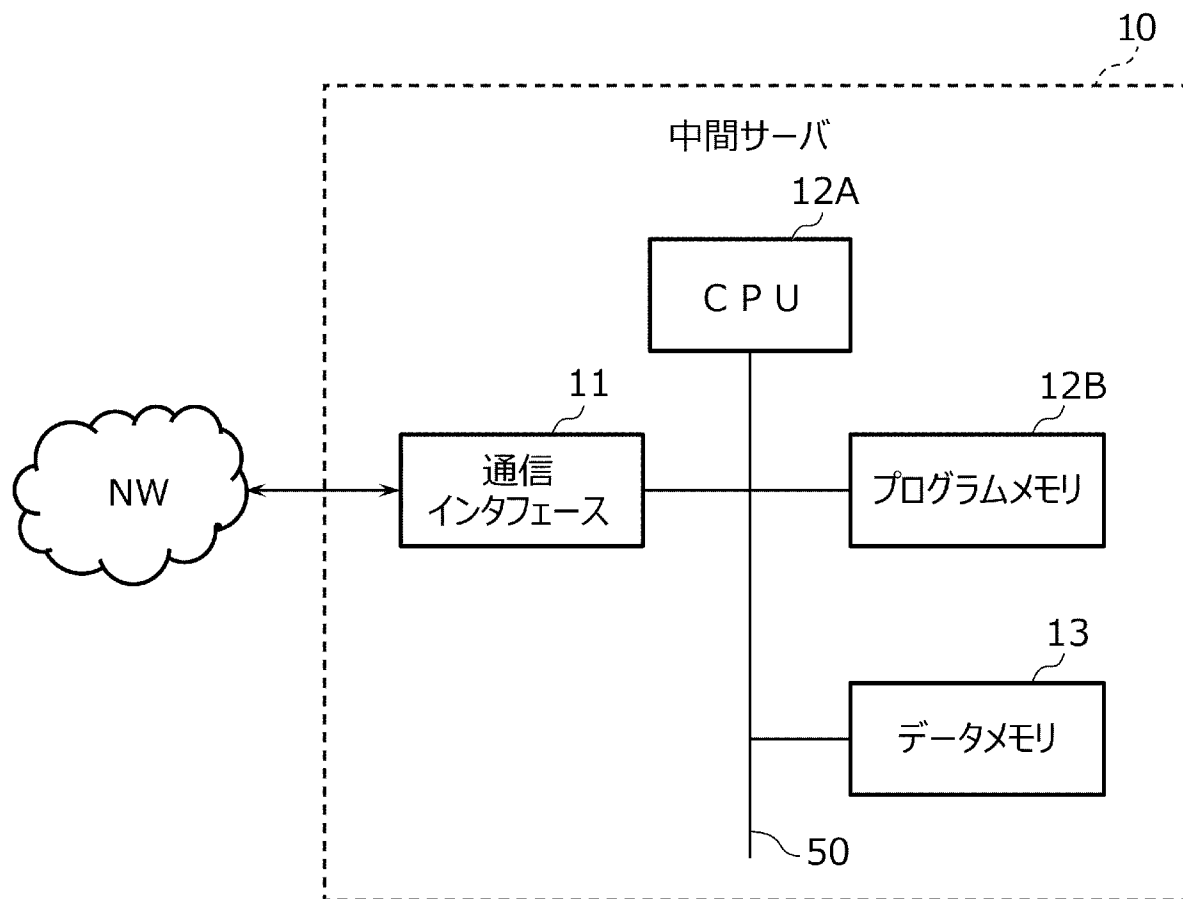
[図1]



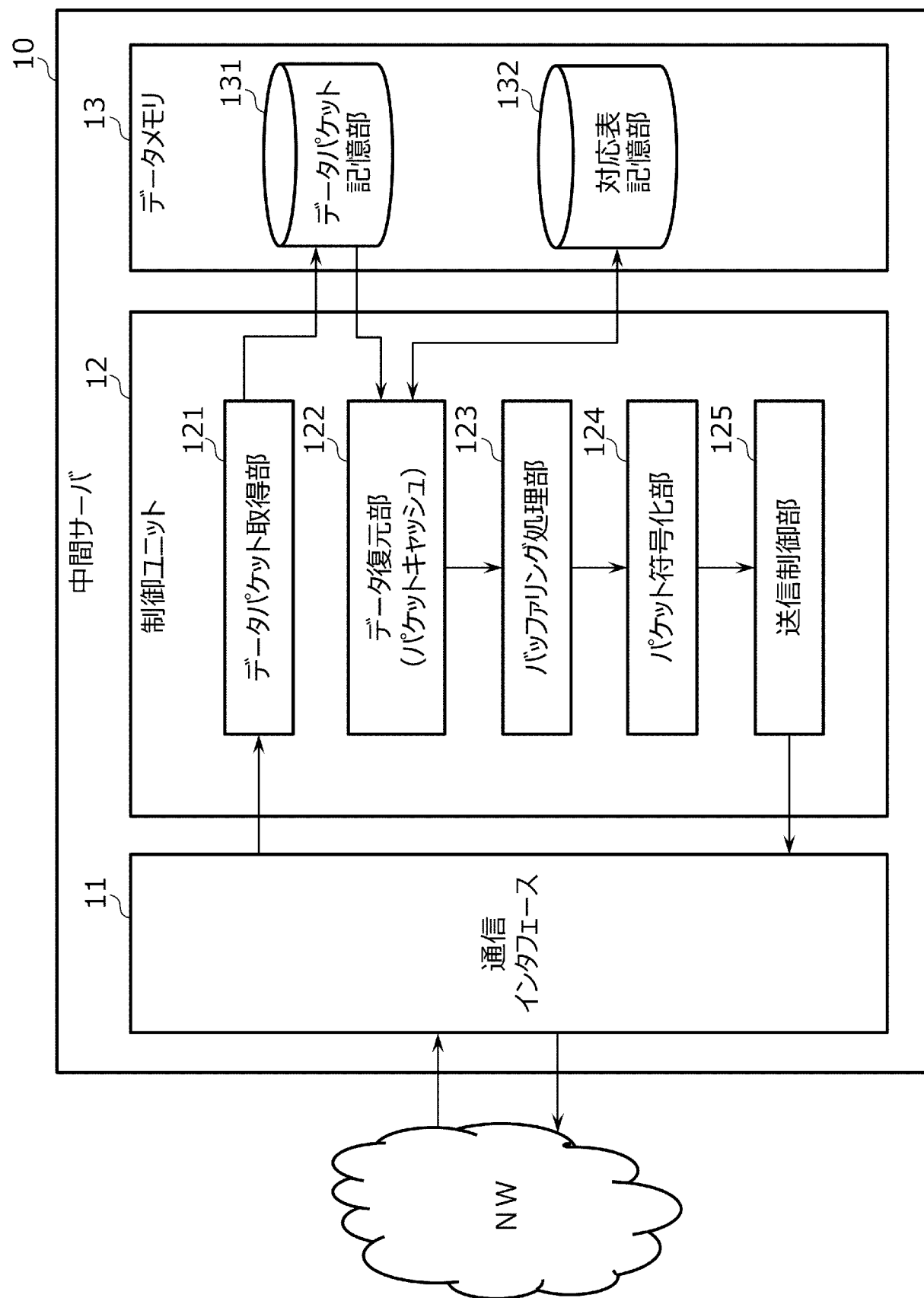
[図2]



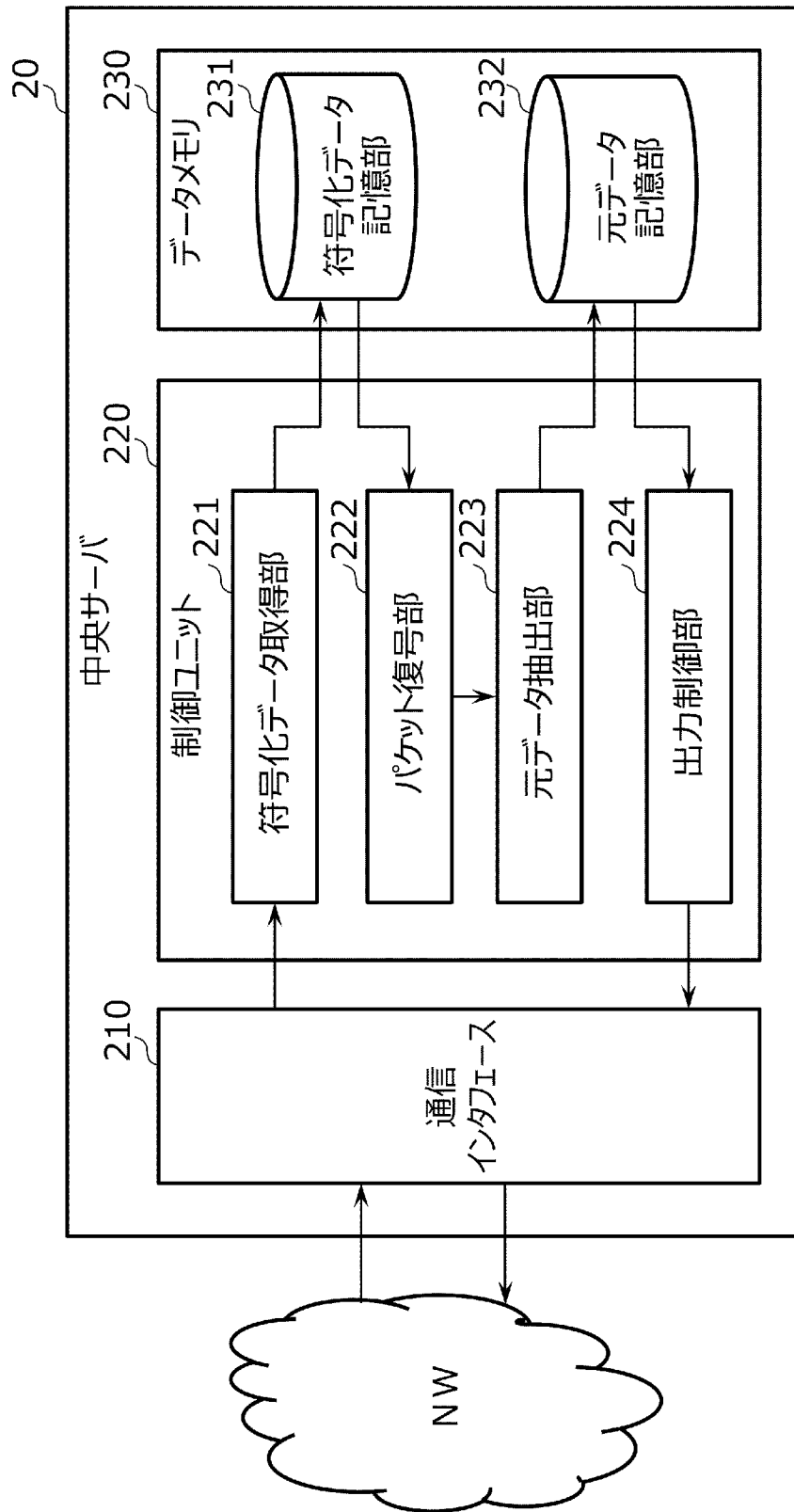
[図3]



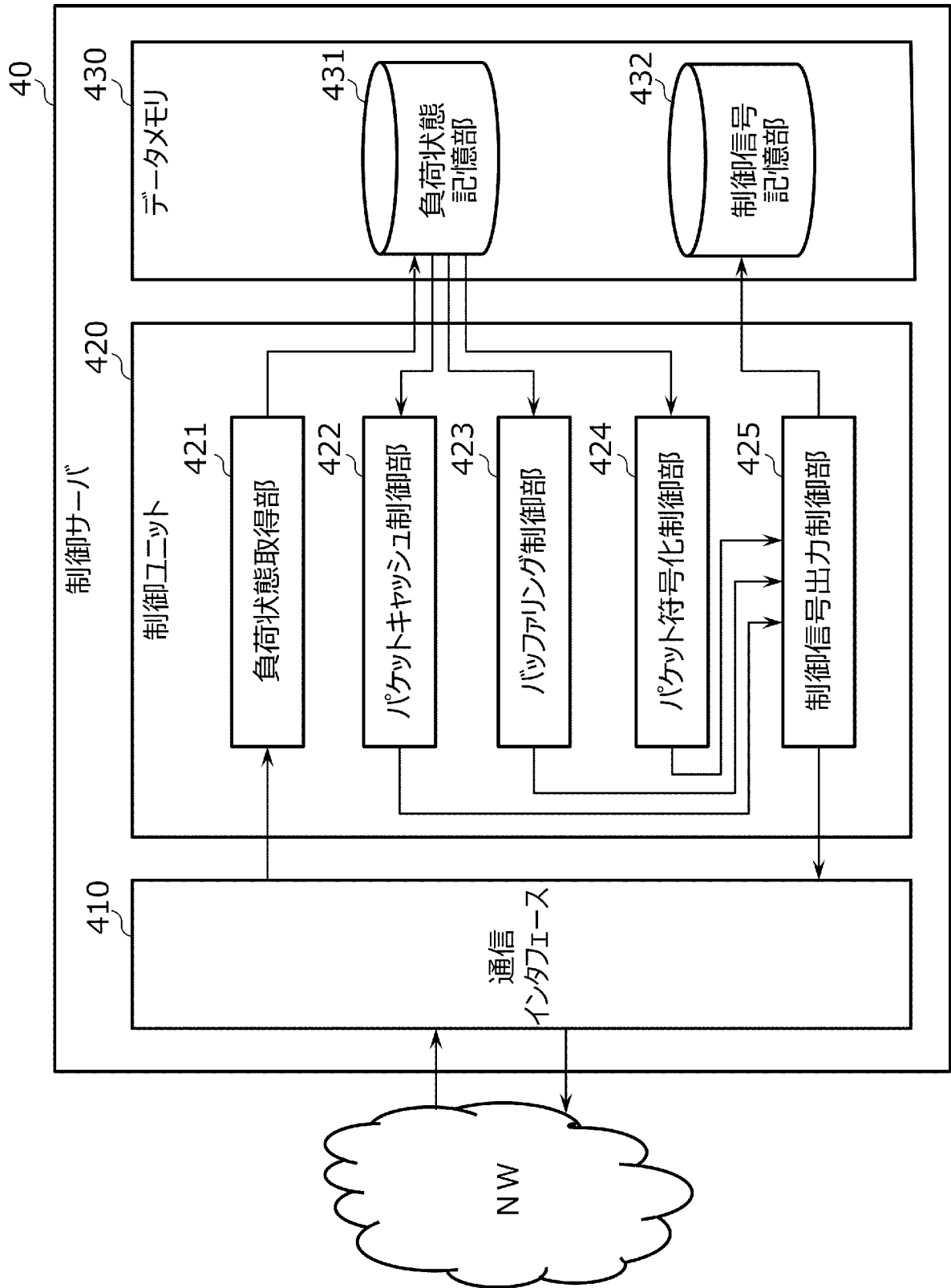
[図4]



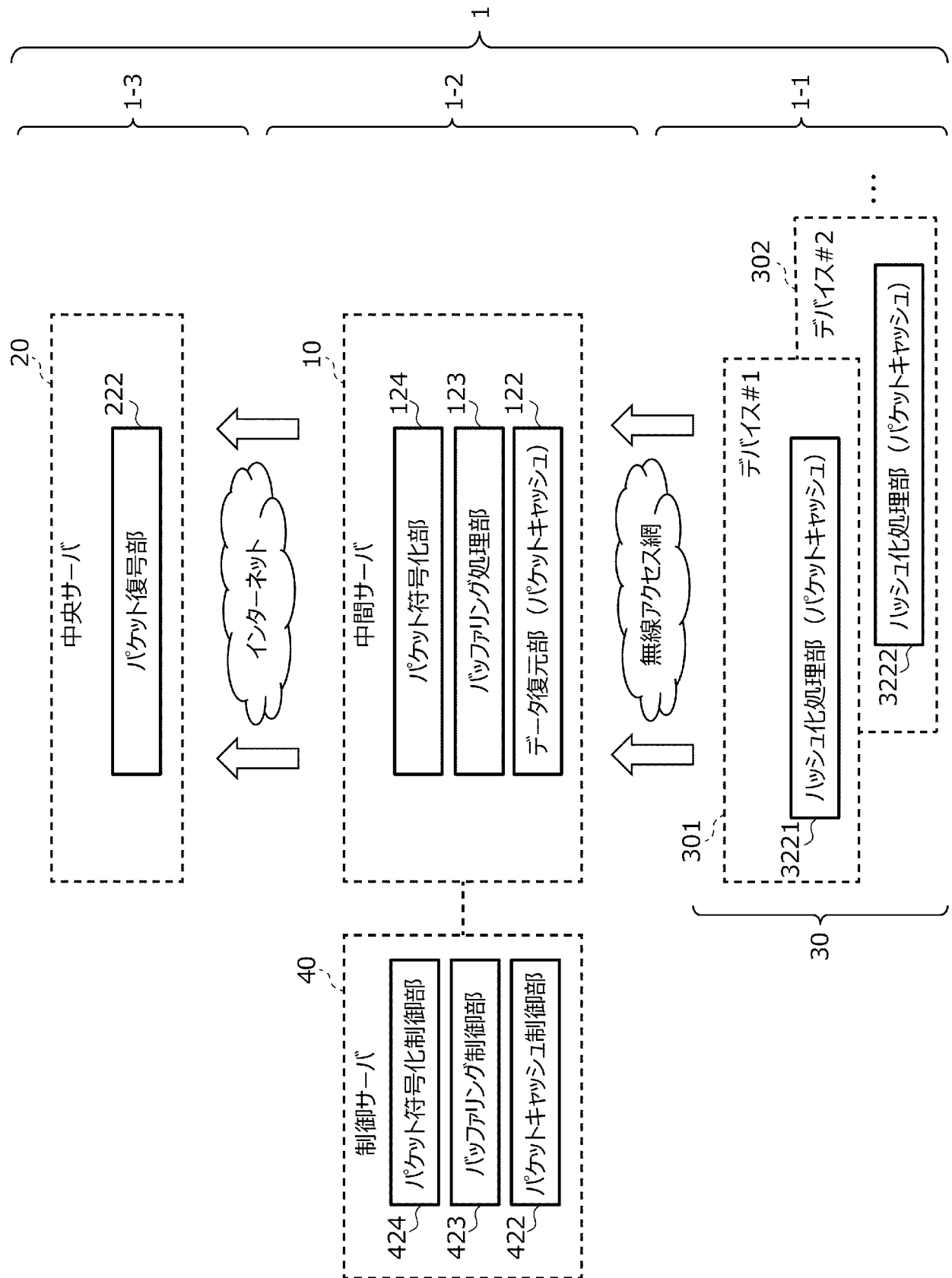
[図5]



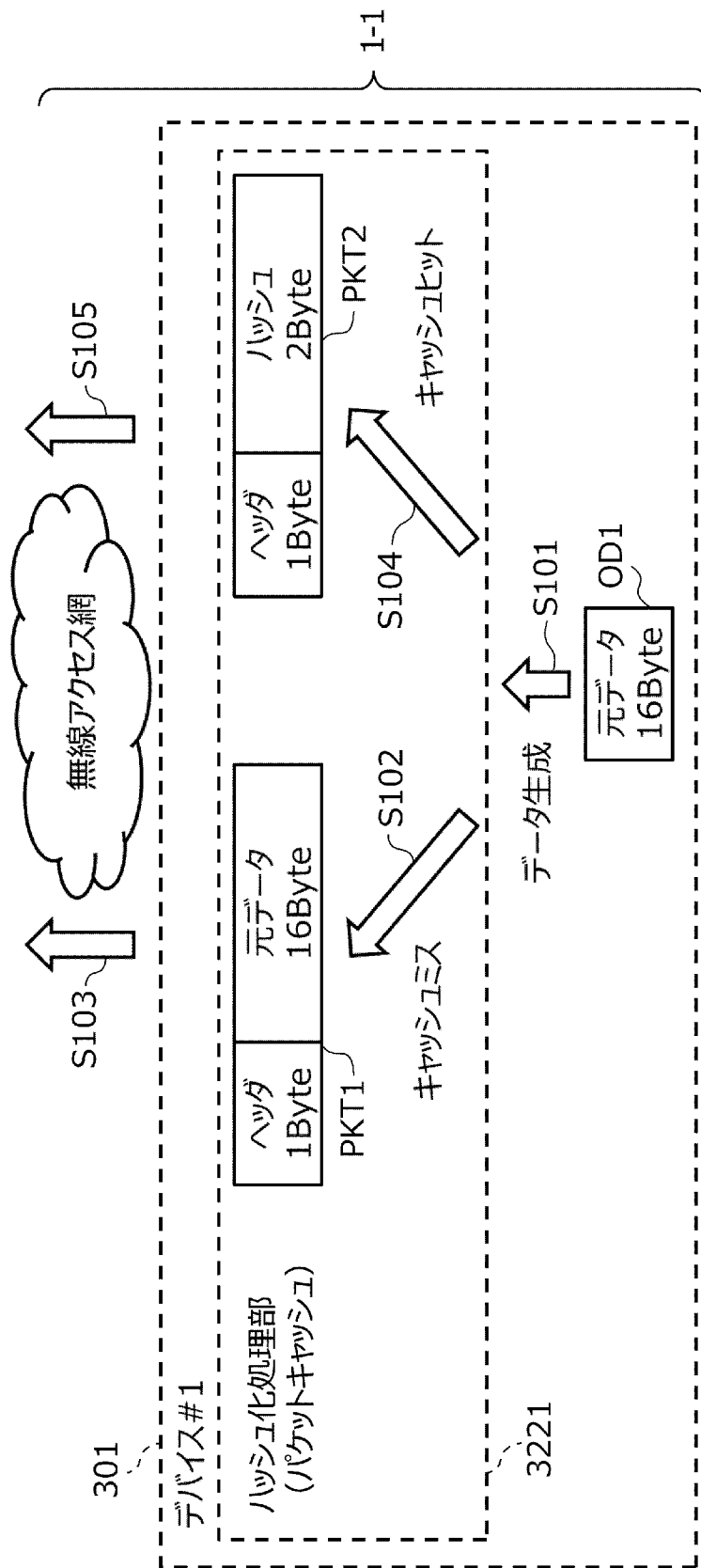
[図6]



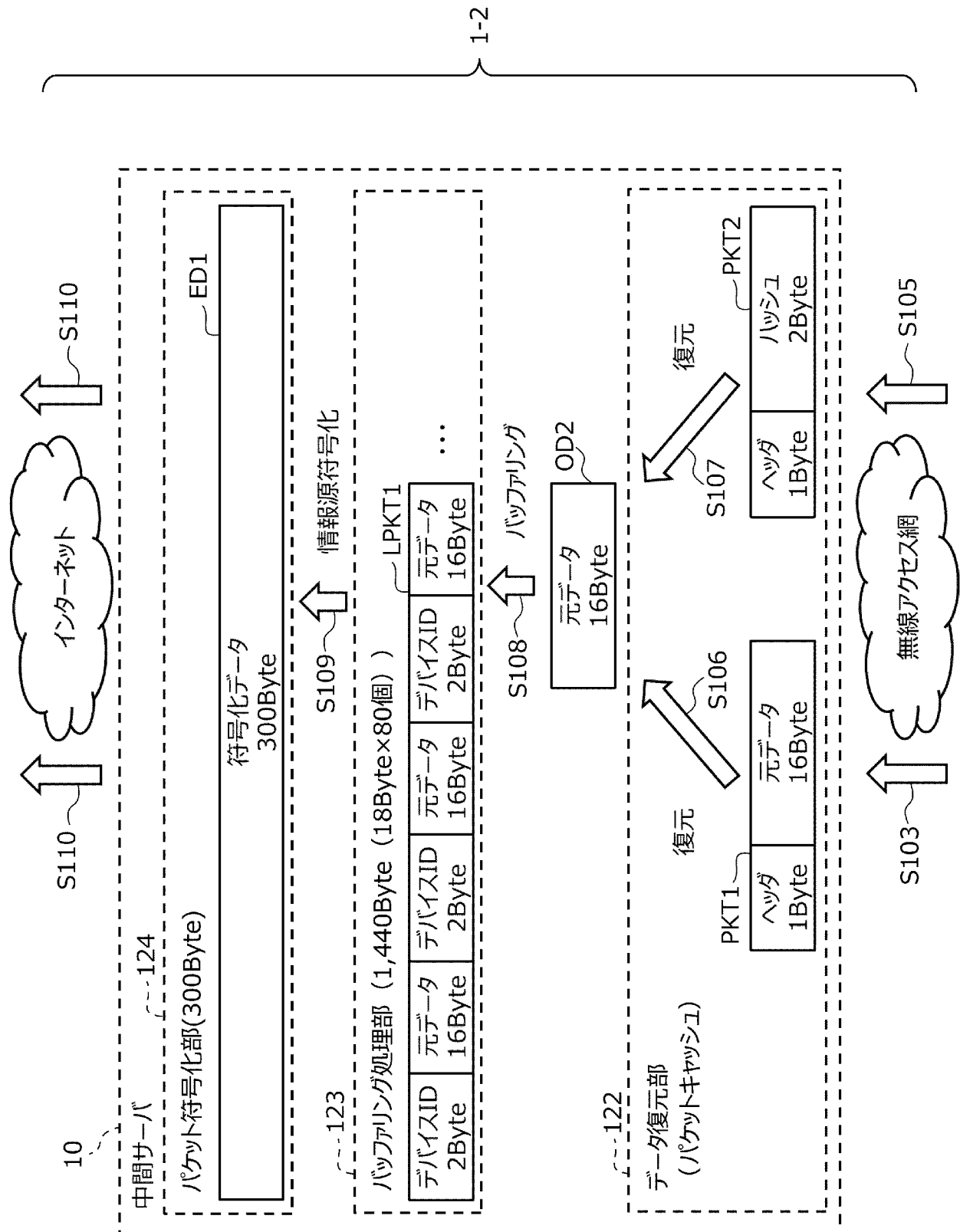
[図7A]



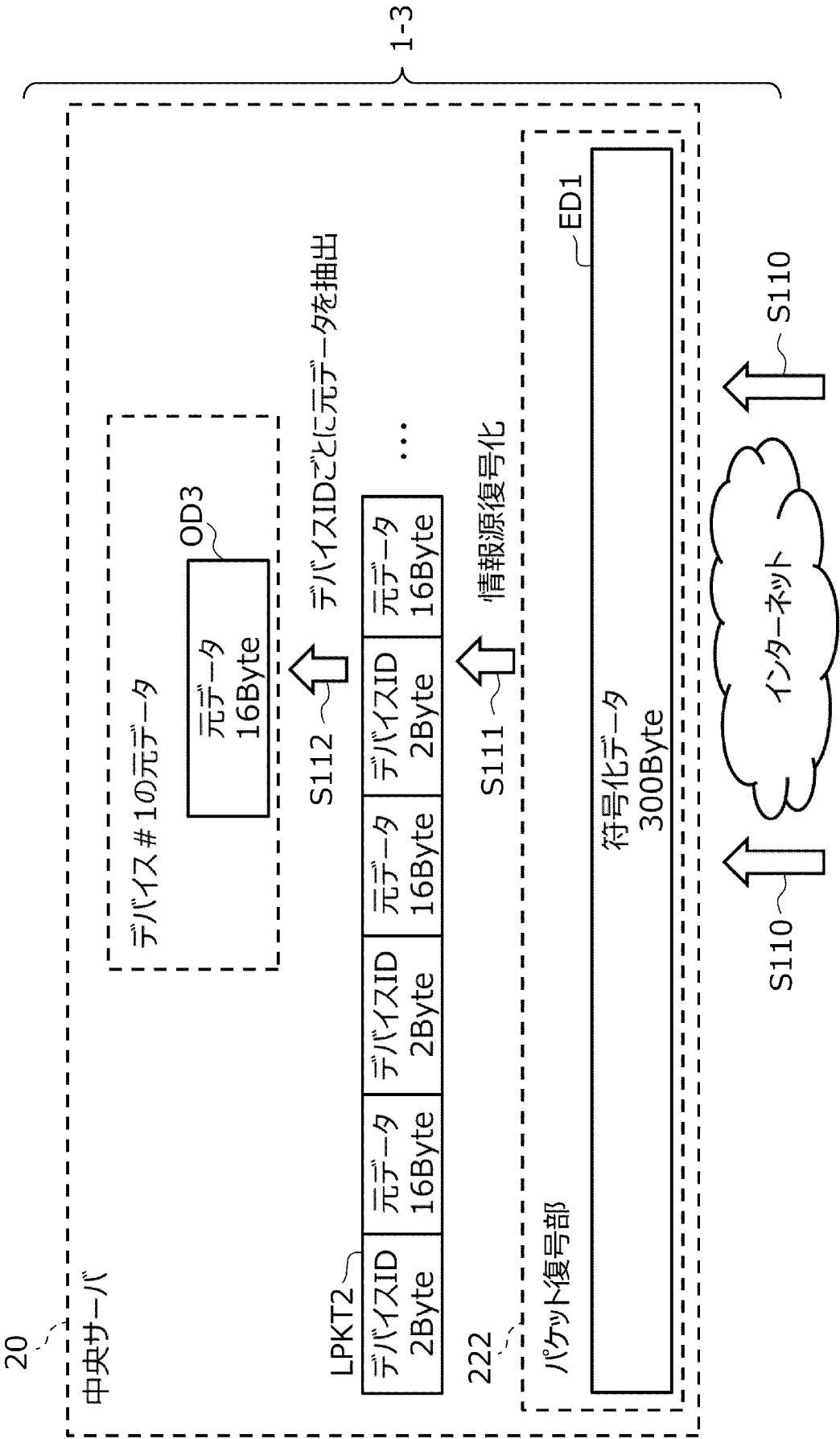
[図7B]



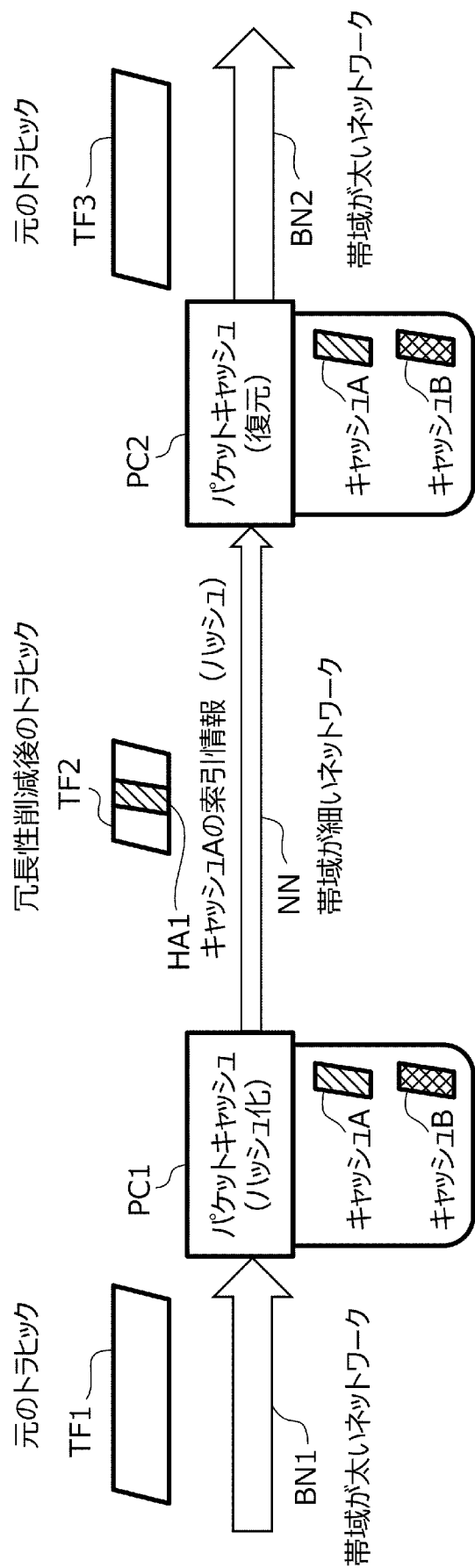
[図7C]



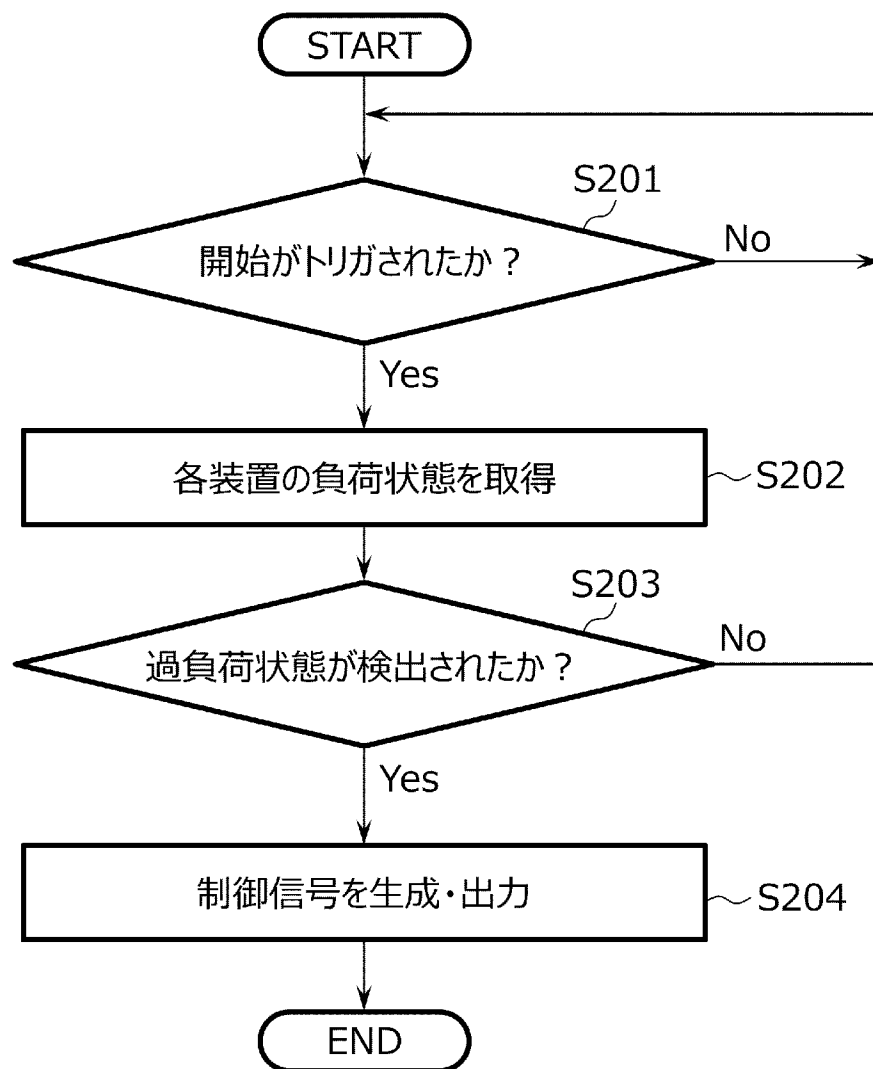
[図7D]



[図8]



[図9]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2019/050620

A. CLASSIFICATION OF SUBJECT MATTER

Int. Cl. H04L12/28 (2006.01) i, H04L12/951 (2013.01) i
 FI: H04L12/951, H04L12/28 200Z

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int. Cl. H04L12/28, H04L12/951

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Published examined utility model applications of Japan 1922-1996

Published unexamined utility model applications of Japan 1971-2020

Registered utility model specifications of Japan 1996-2020

Published registered utility model applications of Japan 1994-2020

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	清水章博, IoT デバイスにおけるパケット処理方式と試作評価, 電子情報通信学会技術研究報告, vol. 117, no. 41, 13 April 2017, pp. 31-36, all pages (SHIMIZU, Akihiro et al. Packet processing architecture at IoT devices and its prototyping system. IEICE Technical Report.)	1-8
A	WO 2018/015990 A1 (HITACHI, LTD.) 25 January 2018, entire text, all drawings	1-8
A	WO 2016/181461 A1 (FUJITSU LTD.) 17 November 2016, entire text, all drawings	1-8



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
13.03.2020

Date of mailing of the international search report
24.03.2020

Name and mailing address of the ISA/
Japan Patent Office
3-4-3, Kasumigaseki, Chiyoda-ku,
Tokyo 100-8915, Japan

Authorized officer

Telephone No.

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No.

PCT/JP2019/050620

Patent Documents referred to in the Report	Publication Date	Patent Family	Publication Date
WO 2018/015990 A1	25.01.2018	US 2018/0242058 A1 entire text, all drawings	
WO 2016/181461 A1	17.11.2016	US 2018/0146073 A1 entire text, all drawings	

A. 発明の属する分野の分類（国際特許分類（IPC）） H04L 12/28(2006.01)i; H04L 12/951(2013.01)i FI: H04L12/951; H04L12/28 200Z		
B. 調査を行った分野		
調査を行った最小限資料（国際特許分類（IPC）） H04L12/28; H04L12/951		
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2020年 日本国実用新案登録公報 1996-2020年 日本国登録実用新案公報 1994-2020年		
国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）		
C. 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	清水 章博 Akihiro SHIMIZU, IoTデバイスにおけるパケット処理方式と試作評価 Packet processing architecture at IoT devices and its prototyping system, 電 子情報通信学会技術研究報告 Vol. 117 No. 4 IEICE Technical Report, 2017.04.13, 第31-36頁 全頁	1-8
A	WO 2018/015990 A1 (株式会社日立製作所) 25.01.2018 (2018-01-25) 全文、全図	1-8
A	WO 2016/181461 A1 (富士通株式会社) 17.11.2016 (2016-11-17) 全文、全図	1-8
☐ C欄の続きにも文献が列挙されている。 ☒ パテントファミリーに関する別紙を参照。		
* 引用文献のカテゴリー “A” 特に関連のある文献ではなく、一般的な技術水準を示すもの “E” 国際出願日前の出願または特許であるが、国際出願日以後に 公表されたもの “L” 優先権主張に疑義を提起する文献又は他の文献の発行日若し くは他の特別な理由を確立するために引用する文献（理由を 付す） “O” 口頭による開示、使用、展示等に言及する文献 “P” 国際出願日前で、かつ優先権の主張の基礎となる出願の日の 後に公表された文献 “T” 国際出願日又は優先日後に公表された文献であって出願と抵 触するものではなく、発明の原理又は理論の理解のために引 用するもの “X” 特に関連のある文献であって、当該文献のみで発明の新規性 又は進歩性がないと考えられるもの “Y” 特に関連のある文献であって、当該文献と他の1以上の文献 との、当業者にとって自明である組合せによって進歩性がな いと考えられるもの “&” 同一パテントファミリー文献		
国際調査を完了した日 13.03.2020		国際調査報告の発送日 24.03.2020
名称及びあて先 日本国特許庁(ISA/JP) 〒100-8915 日本国 東京都千代田区霞が関三丁目4番3号		権限のある職員（特許庁審査官） 宮島 郁美 5X 8523 電話番号 03-3581-1101 内線 3596

国際調査報告
パテントファミリーに関する情報

国際出願番号

PCT/JP2019/050620

引用文献			公表日	パテントファミリー文献			公表日
WO	2018/015990	A1	25.01.2018	US	2018/0242058	A1	
				全文、全図			
WO	2016/181461	A1	17.11.2016	US	2018/0146073	A1	
				全文、全図			