

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成26年1月30日(2014.1.30)

【公開番号】特開2013-251016(P2013-251016A)

【公開日】平成25年12月12日(2013.12.12)

【年通号数】公開・登録公報2013-067

【出願番号】特願2013-194105(P2013-194105)

【国際特許分類】

G 06 F 21/57 (2013.01)

G 06 F 21/44 (2013.01)

【F I】

G 06 F 21/00 157 B

G 06 F 21/20 144 B

【手続補正書】

【提出日】平成25年12月3日(2013.12.3)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

セキュアなエントリ命令をデコードするデコーダと、

前記セキュアなエントリ命令がデコードされると、複数の個々の認証済みコードモジュール、認証済みコードモジュールと前記認証済みコードモジュールを実行するプロセッサとの対応関係を示すエントリを有する整合テーブル、及び、マスタヘッダを含むマスタ認証済みコードモジュールの前記整合テーブルから自身のプロセッサに対応するエントリを見つけ、前記マスタ認証済みコードモジュールから前記マスタヘッダ及び見つけた前記エントリに示される前記複数の個々の認証済みコードモジュールの1つを読み出す制御ロジックと、

を備えるプロセッサ。

【請求項2】

セキュアなモードに構成されるキャッシュをさらに備え、

前記制御ロジックは、前記マスタヘッダおよび前記個々の認証済みコードモジュールを、前記セキュアなモードに構成された前記キャッシュへと読み込む、

請求項1に記載のプロセッサ。

【請求項3】

前記制御ロジックはさらに、前記マスタヘッダおよび前記個々の認証済みコードモジュールを前記キャッシュ内で認証する、

請求項2に記載のプロセッサ。

【請求項4】

前記制御ロジックはさらに、前記マスタヘッダおよび前記個々の認証済みコードモジュールを認証した後で、マスタハッシュをトークンに送信する、

請求項3に記載のプロセッサ。

【請求項5】

第1のプロセッサにより、認証済みコードモジュールと前記認証済みコードモジュールを実行するプロセッサとの対応関係を示すエントリを有するマスタ認証済みコードモジュールの整合テーブルから、前記第1のプロセッサに対応する第1のエントリを見つける段

階と、

前記第1のプロセッサにより、マスタヘッダを、前記マスタ認証済みコードモジュールから第1のセキュアなメモリにロードする段階と、

前記第1のプロセッサにより、見つけた前記第1のエントリに示される前記第1のプロセッサの第1の個々の認証済みコードモジュールを、マスタ認証済みコードモジュールから前記第1のセキュアなメモリにロードする段階と、

を備える方法。

【請求項6】

前記第1のプロセッサにより、セキュアなエントリ命令を発行する段階をさらに備え、前記第1のエントリを見つける段階、前記マスタヘッダをロードする段階、および前記第1の個々の認証済みコードモジュールをロードする段階は、前記セキュアなエントリ命令を発行する段階に対して行われる、

請求項5に記載の方法。

【請求項7】

前記第1のセキュアなメモリは、前記第1のプロセッサのキャッシュメモリである、
請求項5に記載の方法。

【請求項8】

前記第1のプロセッサにより、前記マスタヘッダおよび前記第1の個々の認証済みコードモジュールを前記第1のセキュアなメモリ内で認証する段階をさらに備える、
請求項5に記載の方法。

【請求項9】

前記マスタヘッダおよび前記第1の個々の認証済みコードモジュールを認証する段階の後で、前記第1のプロセッサによりマスタハッシュをトークンに送信する段階をさらに備える、

請求項8に記載の方法。

【請求項10】

第2のプロセッサにより、前記マスタ認証済みコードモジュールの前記整合テーブルから、前記第2のプロセッサに対応する第2のエントリを見つける段階と、

前記第2のプロセッサにより、前記マスタヘッダを、前記マスタ認証済みコードモジュールから第2のセキュアなメモリにロードする段階と、

前記第2のプロセッサにより、前記第2のプロセッサの第2の個々の認証済みコードモジュールを、前記マスタ認証済みコードモジュールから前記第2のセキュアなメモリにロードする段階とを備える、

請求項5に記載の方法。

【請求項11】

前記第2のセキュアなメモリは、前記第2のプロセッサのキャッシュメモリである、
請求項10に記載の方法。

【請求項12】

前記第2のプロセッサにより、前記マスタヘッダおよび前記第2の個々の認証済みコードモジュールを前記第2のセキュアなメモリ内で認証する段階をさらに備える、

請求項10に記載の方法。

【請求項13】

第1のプロセッサと第2のプロセッサとを備えるシステムであって、

前記第1のプロセッサは、

セキュアなエントリ命令を復号するデコーダと、

セキュアなエントリメッセージを送信するメッセージングロジックと、

前記セキュアなエントリ命令が復号されると、認証済みコードモジュールと前記認証済みコードモジュールを実行するプロセッサとの対応関係を示すエントリを有するマスタ認証済みコードモジュールの整合テーブルから、前記第1のプロセッサに対応する第1のエントリを見つけ、前記マスタ認証済みコードモジュールからマスタヘッダおよび見つけた

前記第1のエントリに示される第1の個々の認証済みコードモジュールを読み出す第1の制御ロジックとを有し、

前記第2のプロセッサは、

前記セキュアなエントリメッセージを受信するメッセージングロジックと、

前記セキュアなエントリメッセージが受信されると、前記マスタ認証済みコードモジュールの前記整合テーブルから、前記第2のプロセッサに対応する第2のエントリを見つけ、前記マスタ認証済みコードモジュールから前記マスタヘッダおよび見つけた前記第2のエントリに示される第2の個々の認証済みコードモジュールを読み出す第2の制御ロジックとを有する、

システム。

【請求項14】

不揮発性格納装置をさらに備え、前記不揮発性格納装置は、前記整合テーブルと、前記第1の個々の認証済みコードモジュールと、前記第2の個々の認証済みコードモジュールと、マスタハッシュとを含む前記マスタ認証済みコードモジュールを格納し、前記マスタハッシュは、前記整合テーブルと、前記第1の個々の認証済みコードモジュールと、前記第2の個々の認証済みコードモジュールとに基づく、

請求項13に記載のシステム。

【請求項15】

前記マスタ認証済みコードモジュールが前記不揮発性格納装置からロードされるシステムメモリをさらに備える、

請求項14に記載のシステム。

【請求項16】

前記マスタヘッダおよび前記第1の個々の認証済みコードモジュールを前記第1のプロセッサのセキュアなメモリ内で認証した後で、前記マスタ認証済みコードモジュールのマスタハッシュをロードするトークンをさらに備える、

請求項13に記載のシステム。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0046

【補正方法】変更

【補正の内容】

【0046】

以上のように、複数の認証済みコードモジュールを利用してセキュアなコンピューティング環境に入るシステム、装置、および方法を記載してきた。特定の実施形態に限って説明、および図示してきたが、これら実施形態は広義の発明の例示であり限定は意図しておらず、当業者であれば様々な他の変形例を想到することが明らかであり、記載、図示してきた特定の構成および配置に本発明を限定することは意図されていないことに留意されたい。本技術分野は急速な進歩を遂げており、未来の技術進化を予測することは難しく、未来の技術進歩如何によって、本開示の原理または添付請求項の範囲を逸脱することなく、開示されている実施形態の配置、詳細等を修正可能になるであろうことは容易に予想がつく。本発明の実施形態の例を項目として示す。

[項目1]

セキュアなエントリ命令を復号するデコーダと、

セキュアなエントリ命令が復号されると、

1以上のプロセッサのための1以上の認証済みコードモジュール、及び、認証済みコードモジュールと認証済みコードモジュールを実行するプロセッサとの対応関係を示すエントリを有する整合テーブル、並びに、マスタハッシュを含むマスタヘッダ、を有するマスタ認証済みコードモジュール中における整合テーブルから、自身のプロセッサに対応するエントリを見つけ、マスタ認証済みコードモジュールからマスタヘッダおよび見つけたエントリに示される個々の認証済みコードモジュールを読み出す制御論理と、

を備え、

認証済みコードモジュールの各々は対応するハッシュと、コード及びデータとを含み、マスタハッシュは、整合テーブル、及び、複数の認証済みコードモジュールの複数の対応するハッシュに基づいて生成される、

プロセッサ。

[項目2]

セキュアなモードに構成されるキャッシュをさらに備え、

制御論理は、マスタヘッダおよび個々の認証済みコードモジュールを、セキュアなモードに構成されたキャッシュへと読み込む項目1に記載のプロセッサ。

[項目3]

制御論理はさらに、マスタヘッダおよび個々の認証済みコードモジュールをキャッシュ内で認証する項目2に記載のプロセッサ。

[項目4]

制御論理はさらに、マスタヘッダおよび個々の認証済みコードモジュールを認証した後で、マスタハッシュをトークンに送信する項目3に記載のプロセッサ。

[項目5]

第1のプロセッサにより、

1以上のプロセッサのための1以上の認証済みコードモジュール、及び、認証済みコードモジュールと認証済みコードモジュールを実行するプロセッサとの対応関係を示すエントリを有する整合テーブル、並びに、マスタハッシュを含むマスタヘッダ、を有するマスタ認証済みコードモジュール中における整合テーブルから、第1のプロセッサに対応する第1のエントリを見つける段階と、

第1のプロセッサにより、マスタヘッダを、マスタ認証済みコードモジュールから第1のセキュアなメモリにロードする段階と、

第1のプロセッサにより、見つけたエントリに示される第1のプロセッサの第1の個々の認証済みコードモジュールを、マスタコードモジュールから第1のセキュアなメモリにロードする段階と

を備え、

認証済みコードモジュールの各々は対応するハッシュと、コード及びデータとを含み、マスタハッシュは、整合テーブル、及び、複数の認証済みコードモジュールの複数の対応するハッシュに基づいて生成される、

方法。

[項目6]

第1のプロセッサにより、セキュアなエントリ命令を受信する段階をさらに備え、

第1のエントリを見つける段階、マスタヘッダをロードする段階、および第1の個々の認証済みコードモジュールをロードする段階は、セキュアなエントリ命令を発行する段階が行われると行われる項目5に記載の方法。

[項目7]

第1のセキュアなメモリは、第1のプロセッサのキャッシュメモリである項目5又は6に記載の方法。

[項目8]

第1のプロセッサにより、マスタヘッダおよび第1の個々の認証済みコードモジュールを第1のセキュアなメモリ内で認証する段階をさらに備える項目5から7のいずれか1項に記載の方法。

[項目9]

第1のプロセッサにより、マスタヘッダおよび第1の個々の認証済みコードモジュールを認証する段階の後で、マスタハッシュをトークンに送信する段階をさらに備える項目8に記載の方法。

[項目10]

第2のプロセッサにより、マスタ認証済みコードモジュールの整合テーブルから、第2

のプロセッサに対する第 2 のエントリを見つける段階と、

第 2 のプロセッサにより、マスタヘッダを、マスタ認証済みコードモジュールから第 2 のセキュアなメモリにロードする段階と、

第 2 のプロセッサにより、第 2 のプロセッサの第 2 の個々の認証済みコードモジュールを、マスタコードモジュールから第 2 のセキュアなメモリにロードする段階とをさらに備える項目 5 から 9 のいずれか 1 項に記載の方法。

[項目 1 1]

第 2 のセキュアなメモリは、第 2 のプロセッサのキャッシュメモリである項目 1 0 に記載の方法。

[項目 1 2]

第 2 のプロセッサにより、マスタヘッダおよび第 2 の個々の認証済みコードモジュールを第 2 のセキュアなメモリ内で認証する段階をさらに備える項目 1 0 又は 1 1 に記載の方法。

[項目 1 3]

第 1 のプロセッサと第 2 のプロセッサとを備えるシステムであって、

第 1 のプロセッサは、

セキュアなエントリ命令を復号するデコーダと、

セキュアなエントリメッセージを送信するメッセージング論理と、

セキュアなエントリ命令が復号されると、

1 以上のプロセッサのための 1 以上の認証済みコードモジュール、及び、認証済みコードモジュールと認証済みコードモジュールを実行するプロセッサとの対応関係を示すエントリを有する整合テーブル、並びに、マスタハッシュを含むマスタヘッダ、を有するマスタ認証済みコードモジュール中における整合テーブルから、第 1 のプロセッサに対応する第 1 のエントリを見つけ、マスタ認証済みコードモジュールからマスタヘッダおよび見つけた第 1 のエントリに示される第 1 の個々の認証済みコードモジュールを読み出す第 1 の制御論理とを有し、

第 2 のプロセッサは、

セキュアなエントリメッセージを受信するメッセージング論理と、

セキュアなエントリメッセージが受信されると、マスタ認証済みコードモジュールの整合テーブルから、第 2 のプロセッサに対応する第 2 のエントリを見つけ、マスタ認証済みコードモジュールからマスタヘッダおよび見つけた第 2 のエントリに示される第 2 の個々の認証済みコードモジュールを読み出す第 2 の制御論理とを有し、

認証済みコードモジュールの各々は対応するハッシュと、コード及びデータとを含み、マスタハッシュは、整合テーブル及び複数の認証済みコードモジュールの複数の対応するハッシュに基づいて生成される、

システム。

[項目 1 4]

マスタ認証済みコードモジュールを格納する不揮発性格納装置をさらに備える項目 1 3 に記載のシステム。

[項目 1 5]

マスタ認証済みコードモジュールが不揮発性格納装置からロードされるシステムメモリをさらに備える項目 1 4 に記載のシステム。

[項目 1 6]

マスタヘッダおよび第 1 の個々の認証済みコードモジュールを第 1 のプロセッサのセキュアなメモリ内で認証した後で、マスタ認証済みコードモジュールのマスタハッシュをロードするトークンをさらに備える項目 1 5 に記載のシステム。