

(19) (KR)
(12) (A)

(51) 。 Int. Cl.⁷ (11) 10-2004-0088345
H04N 5/232 (43) 2004 10 16

(21) 10-2004-0021902
(22) 2004 03 31

(30) JP-P-2003-00098245 2003 04 01 (JP)

(71) 가 가 가 가 6 7 35

(72) 가 가 6 7-35 가 가

가 가 6 7-35 가 가

가 가 6 7-35 가 가

(74)

:

(54)

，
， (5) ，
， (27)

2

， ， ， ，

1

2

3

, 3b , 3a

4

5

6

7

< >

1:

2: ADC

3:

4:

5:

21:

22:

23:

24:

25:

26:

27:

28:

31:

32:

33:

61:

62:

63:

64:

71:

< >

[]

1

(1) () ADC(Analog to Digital Converter)(2) (1) () (3) (4) (5)

가 (4) (3) (5)

2 (5)

(21) 1 (4) (22) (24) (26) (23) (25) (27) (28) (26) (25) (24) (27) (25)

[]

3

3a , ,

(31) ah, 가 aw, (32) bh, 가 bw, [vx_1
 , vy_1] , (31), 가 (32) (33) 3b (31) (32)
 2 , 가 , 1, 가

$$sy = (ah - bh) / 2 - |vy_1|$$

$$sx = (aw - bw) / 2 - |vx_1|$$

[]

4

가 tx 가 ty, 가 ky f, kx , 3, 가 4 .

$$ky = f(sy - ty)$$

$$kx = f(sx - tx)$$

가 , . , 가
가 , . 가
가 , .

$$[\quad]$$

mvx , $vy0$, $vx0$ 가 6

$$5 \quad \text{vy0} = \text{mvy} + \text{ky} * \text{vy_1}$$

$$vx_0 = vx + kx * vx_1$$

[]

5

(5) $\mathcal{C} \in \mathcal{C}_1$ and $\mathcal{C} \in \mathcal{C}_2$.

$$S_1 = \frac{1}{2} \left(\frac{1}{\sqrt{2}} \begin{pmatrix} 1 & 1 \\ 1 & -1 \end{pmatrix} \right) \quad (25)$$
$$S_2 = \frac{1}{\sqrt{2}} \begin{pmatrix} 1 & i \\ -i & 1 \end{pmatrix}, \quad (26)$$

S3 , (24)

S4 , (22)

(5) (3)

[]

6

DC

가 , 가 , 가 , 가

7 (27) (26) , (5) 7 ,

7 (71) (pixel) 「90」 (72) 「0.90」 , (71) (pixel) 「100」 (72) 「0.95」 , (71) 「1.0」
 0」 , (71) (pixel) 「80」 (72) 「0.85」 , (71) (pixel) 「60」 (72) 「0.70」
 el) 「70」 (72) 「0.80」 , (71) (pixel) 「50」 (72) 「0.60」 , (71) (pixel) 「40」 (72) 「0.50」 , (71) (pixel) 「30」 (72) 「0.40」 , (71) (pixel) 「20」 (72) 「0.20」 , (71) (pixel) 「10」 (72) 「0.00」

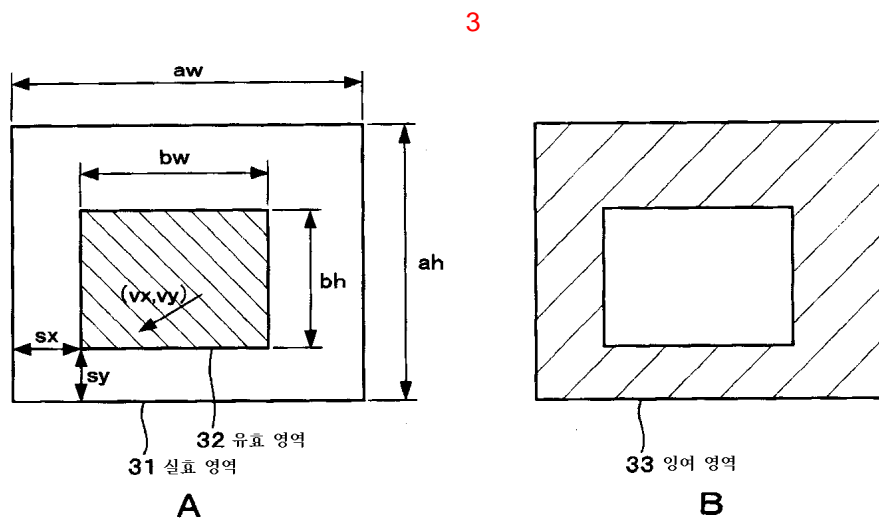
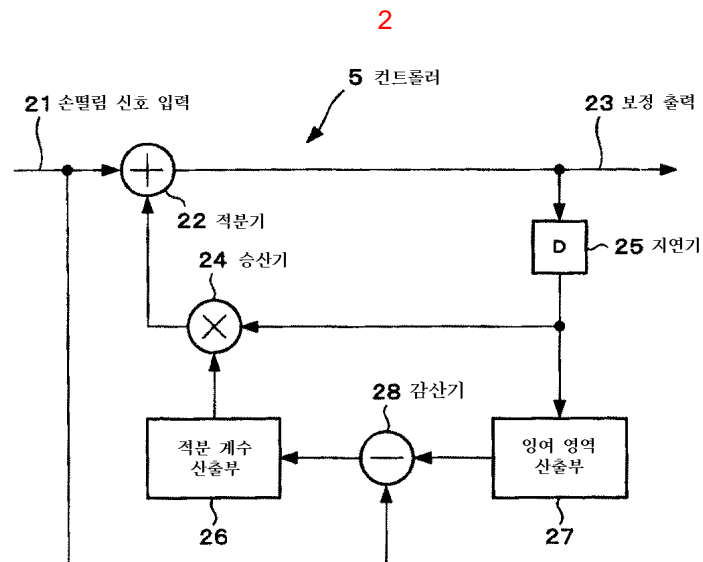
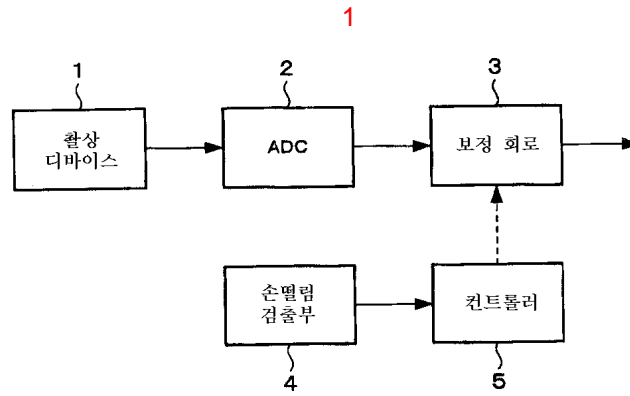
가 , 가

가 , 가

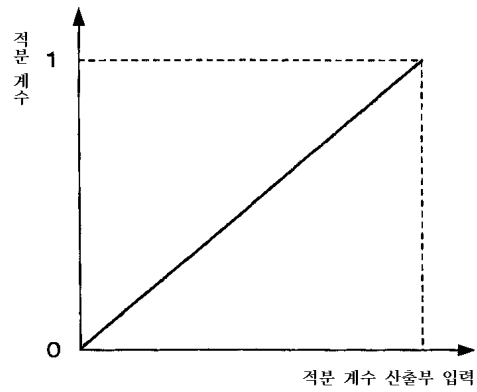
가 , 가

6.

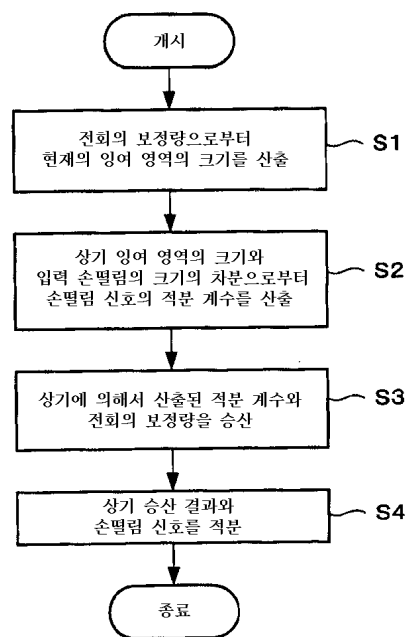
5



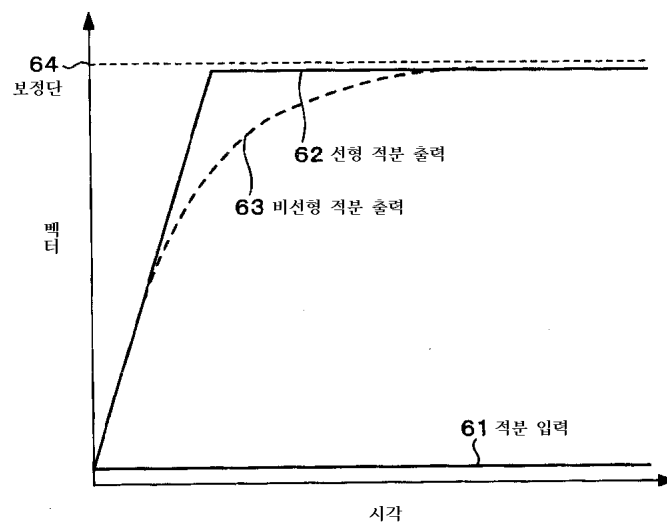
4



5



6



7

71 잉여 영역

72

적분 계수 산출부 입력 (pixel)	적분 계수
100	1.00
90	0.95
80	0.90
70	0.85
60	0.80
50	0.70
40	0.60
30	0.50
20	0.40
10	0.20
0	0.00