

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成 21 年 1 月 22 日 (2009.1.22)

【公開番号】特開 2008-72578 (P2008-72578A)

【公開日】平成 20 年 3 月 27 日 (2008.3.27)

【年通号数】公開・登録公報 2008-012

【出願番号】特願 2006-250903 (P2006-250903)

【国際特許分類】

H 0 4 N 7/173 (2006.01)

H 0 4 N 5/765 (2006.01)

H 0 4 N 5/781 (2006.01)

H 0 4 N 5/91 (2006.01)

G 1 1 B 20/10 (2006.01)

【 F I 】

H 0 4 N 7/173 6 3 0

H 0 4 N 5/781 5 1 0 F

H 0 4 N 5/91 P

G 1 1 B 20/10 H

【手続補正書】

【提出日】平成 20 年 12 月 1 日 (2008.12.1)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

入力した映像データのビットレートを変換して出力する映像制御装置において、前記映像データをデコードする第 1 のデコーダと、前記第 1 のデコーダの出力を変換されたビットレートでエンコードするエンコーダと、前記エンコーダにより第 1 のビットレートでエンコードされた映像データを記録媒体に出力するための出力部と、前記エンコーダにより第 2 のビットレートでエンコードされた映像データを再デコードする第 2 のデコーダと、前記第 2 のビットレートを、入力した映像データのビットレートよりも前記第 1 のビットレートに対応した分小さくなるように決定する制御部とを有することを特徴とする映像制御装置。

【請求項 2】

前記第 1 のビットレートと前記第 2 のビットレートとの和が、前記入力した映像データのビットレートより小さいことを特徴とする請求項 1 記載の映像制御装置。

【請求項 3】

前記入力した映像データを暗号化する暗号化部と、暗号化された映像データを記憶する記憶部とを有し、前記制御部は、ユーザからの指示に基いて、前記記憶部より所定の映像データを読み出し、前記暗号化を解除して、前記第 1 のデコーダに出力するように前記記憶部及び前記暗号化部を制御する請求項 2 記載の映像制御装置。

【請求項 4】

前記第 1 のデコーダまたは、前記第 2 のデコーダによりデコードされた映像データの解像度を変換する解像度変換部と、表示器で映像を表示できるように前記解像度変換部により解像度変換された映像データのフォーマットを変換するデジタルインターフェイスとを有する請求項 2 記載の映像制御装置。

【請求項 5】

前記入力した映像データのビットレートを x (Mbps) (但し、 x は正数) としたとき、前記第 1 のビットレートが所定のビットレート k (Mbps) (但し、 k は正数) より小さい場合には、前記第 2 のビットレートは、 $(x - k)$ より小さい所定値 m (Mbps) (但し、 m は正数) に設定される請求項 2 記載の映像制御装置。

【請求項 6】

前記所定のビットレート k 、前記所定値 m 、及び前記入力した映像データのビットレート x は、 $0.1 < k/x < 0.3$ 、 $0.5 < m/x < 0.8$ の関係を有する請求項 5 記載の映像制御装置。

【請求項 7】

前記制御部は、前記記録媒体に出力された映像データが戻されたときに前記第 2 のビットレートを、前記記録媒体に出力する前に設定されていたビットレートに戻すことを特徴とする請求項 2 記載の映像制御装置。

【請求項 8】

入力した映像データのビットレートを変換して出力する映像制御方法において、前記映像データをデコードする第 1 のデコードステップと、前記第 1 のデコードステップでデコードされた映像データを、変換されたビットレートでエンコードするエンコードステップと、前記エンコードステップにより第 1 のビットレートでエンコードされた映像データを記録媒体に出力するための出力ステップと、前記エンコードステップにより第 2 のビットレートでエンコードされた映像データを再デコードする第 2 のデコードステップとを有し、前記第 2 のビットレートは、入力した映像データのビットレートよりも前記第 1 のビットレートに対応した分小さくなるように決定されることを特徴とする映像制御方法。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0011

【補正方法】変更

【補正の内容】

【0011】

上記課題を解決するため、本発明の映像制御装置は、入力した映像データのビットレートを変換して出力する映像制御装置において、前記映像データをデコードする第 1 のデコーダと、前記第 1 のデコーダの出力を変換されたビットレートでエンコードするエンコーダと、前記エンコーダにより第 1 のビットレートでエンコードされた映像データを記録媒体に出力するための出力部と、前記エンコーダにより第 2 のビットレートでエンコードされた映像データを再デコードする第 2 のデコーダと、前記第 2 のビットレートを、入力した映像データのビットレートよりも前記第 1 のビットレートに対応した分小さくなるように決定する制御部とを有することを特徴とする。