

(19) 대한민국특허청(KR) (12) 공개특허공보(A)

(51) Int. Cl.⁴
G06K 9/54

(11) 공개번호 특1989-0010751
(43) 공개일자 1989년08월10일

(21) 출원번호	특1988-0017090
(22) 출원일자	1988년12월21일
(30) 우선권주장	137,111 1987년12월23일 미국(US)
(71) 출원인	엔.브이.필립스 글로아이라펜파브리켄 이반 밀러 레르너 네델란드왕국, 아인드호펜, 그로네보드세베그 1
(72) 발명자	찰스 앤드류 리쉬
(74) 대리인	미합중국, 뉴욕 10598, 요크타운 하이츠, 브레넘 코트 87 이병호, 최달용

심사청구 : 없음

(54) 뉴럴네트

요약

내용 없음

대표도

도1

명세서

[발명의 명칭]

뉴럴네트

[도면의 간단한 설명]

제1도는 스피치 패턴의 인식을 목적으로 사용될 수 있는 적응 시스템의 일부를 도시한 도면.

제2도는 제1도의 아나로그 뉴럴 네트워크(neural network)의 부분적 상세도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

다수의 상호 접속된 활성 소자를 구비하는 뉴럴네트에 있어서, 상호 접속된 소자의 각 쌍 사이의 데이터-상호 접속은 상기 상호 접속이 가중치를 나타내는 전압 제어 임피던스 수단, 각각의 노드를 통해 각각의 캐패시턴스에 접속된 상기 임피던스 수단의 제어 단자, 상기 각각의 노드 및 다른 단자 사이에 결합된 각각의 전송 게이트의 전도 경로를 포함하는데, 상기 다른 단자는 다른 다수의 전송 게이트에 공통이고, 상기 전송 게이트를 순차적으로 활성화시키며, 따라서 관련 캐패시턴스에 기억된 전하를 리프레시하는 상기 다른 단자에 신호를 공급하는 상기 다수의 전송 게이트의 제어 단자에 결합된 제어 수단이 제공되는 것을 특징으로 하는 뉴럴 네트.

청구항 2

제1항에 있어서, 제어수단은, 가중치를 나타내는 디지털 데이터를 기억하기 위한 메모리, 상기 메모리의 순환적으로 어드레스 하는 카운터, 메모리에 의해 공급된 디지털 데이터를 아나로그 신호로 변환하고 상기 아나로그 신호를 상기 다른 단자로 전송하기 위한 디지털/아나로그 변환기, 관련 전송 게이트를 순차적으로 활성화시키며, 상기 카운터와 결합된 디코더를 구비하는 것으로 특징지어지는 뉴럴 네트.

청구항 3

제2항에 있어서, 카운트 및 디코더는 클럭 신호의 입력과, 상기 클럭신호의 입력 및 디코더 사이에 제공되며 클럭 신호를 지연시키는 지연 수단에 결합되는 것을 특징으로 하는 뉴럴 네트.

청구항 4

제1항에 있어서, 각각의 임피던스 수단은 전계효과 트랜지스터의 전도 채널을 구비하는 것을 특징으로

