

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第3748895号
(P3748895)

(45) 発行日 平成18年2月22日(2006.2.22)

(24) 登録日 平成17年12月9日(2005.12.9)

(51) Int.C1.

F 1

HO4N 7/00 (2006.01)
HO4N 7/015 (2006.01)

HO4N 7/00

請求項の数 6 (全 35 頁)

(21) 出願番号 特願平10-535552
 (86) (22) 出願日 平成10年1月22日(1998.1.22)
 (86) 國際出願番号 PCT/JP1998/000232
 (87) 國際公開番号 WO1998/036576
 (87) 國際公開日 平成10年8月20日(1998.8.20)
 審査請求日 平成11年2月22日(1999.2.22)
 審判番号 不服2003-17586(P2003-17586/J1)
 審判請求日 平成15年9月11日(2003.9.11)
 (31) 優先権主張番号 特願平9-28862
 (32) 優先日 平成9年2月13日(1997.2.13)
 (33) 優先権主張国 日本国(JP)

(73) 特許権者 000006013
 三菱電機株式会社
 東京都千代田区丸の内二丁目7番3号
 (74) 代理人 100099461
 弁理士 溝井 章司
 (74) 代理人 100111497
 弁理士 波田 啓子
 (74) 代理人 100111800
 弁理士 竹内 三明
 (74) 代理人 100114878
 弁理士 山地 博人
 (74) 代理人 100119035
 弁理士 池上 徹真

最終頁に続く

(54) 【発明の名称】符号化装置及び復号装置及び符号化方法及び復号方法

(57) 【特許請求の範囲】

【請求項1】

予測に際して参照する画像データを蓄積するとともに、それぞれ個別の変形手法が変更可能に対応づけられる複数のメモリと、

上記複数のメモリに対応して被予測画像領域の動きを表現する動きパラメータをそれぞれ検出し、検出した複数の動きパラメータを出力する動き検出部と、

上記複数の動きパラメータを入力し、上記複数のメモリに蓄積された画像データを用いて、複数のメモリの各メモリに対応して検出された動きパラメータと、各メモリに対応づけられた変形手法とに基づき、複数のメモリに対応した予測画像候補をそれぞれ生成し、生成した複数の予測画像候補を出力する予測画像生成部と、

上記生成した複数の予測画像候補のなかで予測誤差の小さいものを予測画像として出力するモード選択部と、

上記予測画像を用いて符号化された動画像シーケンスを生成して復号装置に送信する符号化部とを備え、

上記複数のメモリは、各メモリで使用する変形手法のタイプが変更可能であり、

上記符号化部は、復号装置でも上記予測画像生成部が用いた各メモリに対応づけられた変形手法と同一の変形手法に基づいて上記予測画像候補と同一の予測画像候補が生成できるよう、上記複数のメモリの各メモリと各変形手法との対応関係を示す動き検出手法指示情報を動画像シーケンスのヘッダ情報として復号装置へ送信することを特徴とする符号化装置。

10

20

【請求項 2】

予測画像を用いて画像データを復号する復号装置において、
 予測に際して参照する画像データを蓄積するとともに、動きパラメータの有効範囲を示す
 パラメータ有効値域がそれぞれ個別に対応づけられている複数のメモリと、
 動きパラメータを含む圧縮動画像データを入力し、前記圧縮動画像データから取り出される
 動きパラメータの値とパラメータ有効値域とを比較し、動きパラメータの値を含むパラ
 メータ有効値域が対応づけられたメモリを選択し、選択されたメモリに対応する動きパラ
 メータと選択されたメモリに蓄積された画像データとを用いて予測画像を生成する予測画
 像生成部とを備えたことを特徴とする復号装置。

【請求項 3】

予測に際して参照する画像データを複数のメモリに蓄積する工程と、
 上記複数のメモリにそれぞれ個別の変形手法を変更可能に対応づける対応工程と、
 上記複数のメモリに対応して被予測画像領域の動きを表現する動きパラメータをそれぞ
 检出し、検出した複数の動きパラメータを出力する工程と、
 上記複数の動きパラメータを入力し、上記複数のメモリに蓄積された画像データを用いて
 、複数のメモリの各メモリに対応して検出された動きパラメータと、各メモリに対応づけ
 られた変形手法とに基づき、複数のメモリに対応した予測画像候補をそれぞれ生成し、生
 成した複数の予測画像候補を出力する予測画像生成工程と、
 上記生成した複数の予測画像候補のなかで予測誤差の小さいものを予測画像として出力す
 るモード選択工程と、

上記予測画像を用いて符号化された動画像シーケンスを生成して復号装置に送信する符号
 化工程とを備え、
 上記複数のメモリは、各メモリで使用する変形手法のタイプが変更可能であり、
 上記符号化工程は、復号装置でも対応工程において各メモリに対応づけられた変形手法と
 同一の変形手法に基づいて上記予測画像候補と同一の予測画像候補が生成できるように、
 上記複数のメモリの各メモリと各変形手法との対応関係を示す動き検出手法指示情報を動
 画像シーケンスのヘッダ情報として復号装置へ送信することを特徴とする符号化方法。

【請求項 4】

予測画像を用いて画像データを復号する復号方法において、
 予測に際して参照する画像データを複数のメモリに蓄積する工程と、
 上記複数のメモリにそれぞれ個別のパラメータ有効値域を対応づける工程と、
 動きパラメータを含む圧縮動画像データを入力する工程と、
 前記圧縮動画像データから取り出される動きパラメータの値とパラメータ有効値域とを比
 較し、動きパラメータの値を含むパラメータ有効値域が対応づけられたメモリを選択し、
 選択されたメモリに対応する動きパラメータと選択されたメモリに蓄積された画像データ
 とを用いて予測画像を生成する工程とを備えたことを特徴とする復号方法。

【請求項 5】

予測画像を用いて画像データを復号する復号装置において、
 動きパラメータの有効範囲を示すパラメータ有効値域がそれぞれ個別に対応づけられ、複
 数の動画像オブジェクトの画像データを蓄積する複数の画像メモリと、
 動きパラメータを含む圧縮動画像データを入力し、前記圧縮動画像データから取り出され
 る動きパラメータの値とパラメータ有効値域とを比較し、上記複数のメモリの中から、上
 記動きパラメータの値を含むパラメータ有効値域が対応づけられた画像メモリを選択し、
 選択した画像メモリに対応した動きパラメータと選択した画像メモリに蓄積された動画像
 オブジェクトの画像データを用いて予測画像を生成する予測画像生成部とを備えたことを
 特徴とする復号装置。

【請求項 6】

予測画像を用いて画像データを復号する復号方法において、
 予測に際して参照する動画像オブジェクトの画像データを複数のメモリに蓄積する工程と
 、

10

20

30

40

50

動きパラメータの有効範囲を示すパラメータ有効値域を、上記複数のメモリにそれぞれ対応して受信する工程と、

上記複数のパラメータ有効値域に基づいて、上記複数のメモリにそれぞれ個別のパラメータ有効値域を対応づける工程と、

複数の動画像オブジェクトの画像データと、その複数の動画像オブジェクト単位で、被予測画像領域の動きを表現する動きパラメータとを受信する工程と、

上記受信した動きパラメータの値と上記複数のパラメータ有効値域とを比較し、上記複数のメモリのなかから、上記受信した動きパラメータの値を含むパラメータ有効値域が対応づけられたメモリを選択する工程と、

上記受信した動きパラメータと選択されたメモリに格納された動画像オブジェクトの画像データとを用いて予測画像を生成する工程とを備えたことを特徴とする復号方法。 10

【発明の詳細な説明】

技術分野

この発明は、例えば、

テレビ電話・テレビ会議などの画像通信用途に用いられる携帯および据置型画像通信機器などで用いられる動画像符号化／復号装置、

デジタルVTR、ビデオサーバーなどの画像蓄積・記録装置などで用いられる動画像符号化／復号装置、

単独ソフトウェアもしくはDSP(Digital Signal Processor)のファームウェアの形で実装される動画像符号化／復号プログラム 20

などに用いられる動画像の予測に関するものである。

背景技術

従来の動画像の符号化／復号方式における予測符号化／復号の例として、ISO/IEC JTC1/S C29/WG11にて標準化作業がすすめられているMPEG-4(Moving Picture Experts Group Phase-4)のビデオ符号化／復号参照方式(Verification Model、以下VM)があげられる。 VMはMPEG-4の標準化作業の進行に伴って方式の内容が変化しているが、ここではVM Version5.0を想定し、以下単にVMと表現する。

VMは動画像シーケンスを時間／空間的に任意の形状をとる画像オブジェクトの集合体としてとらえ、各画像オブジェクトを単位として符号化／復号を行う方式である。 VMにおけるビデオデータ構造を図29に示す。 VMでは時間軸を含めた動画像オブジェクトをVideo Object(VO)と呼び、 VOの各時刻の状態を表し符号化の単位となる画像データをVideo Object Plane(VOP)と呼ぶ。 VOPが時間的／空間的に階層性を持つ場合、特にVOとVOPの間にVideo Object Layer(VOL)なる単位を設けてVO内の階層構造を表現するようになっている。 各VOPは形状情報とテクスチャ情報とに分離される。 ただし、動画像シーケンス中でVOが1つの場合、各VOPはフレームと同義となる。 この場合は形状情報は存在せず、テクスチャ情報だけが符号化／復号される。 30

VOPは図30に示すように、形状情報をあらわすアルファデータとテクスチャ情報をあらわすテクスチャデータからなる構造を持つ。 各データは、それぞれ16x16サンプルからなるブロック(アルファブロック、マクロブロック)の集合体として定義される。 アルファブロック内の各サンプルは8ビットで表現される。 マクロブロックは、16x16サンプルの輝度信号に付随してそれに対応する色差信号を含む。 動画像シーケンスからVOPデータを作り出す処理は本符号化装置外で行われるものとする。 40

図31はVM符号化／方式によるVOP符号化装置の構成を示したものである。 同図において、P1は入力となる原VOPデータ、P2はVOPの形状情報をあらわすアルファブロック、P3aは入力された原VOPデータの形状情報の有無を伝えるためのスイッチ、P4はアルファブロックを圧縮符号化する形状符号化部、P5は圧縮アルファブロックデータ、P6は局所復号アルファブロック、P7はテクスチャデータ(マクロブロック)、P8は動き検出部、P9は動きパラメータ、P10は動き補償部、P11は予測画像候補、P12は予測モード選択部、P13は予測モード、P14は予測画像、P15は予測誤差信号、P16はテクスチャ符号化部、P17はテクスチャ符号化情報、P18は局所復号予測誤差信 50

号、P 19 は局所復号マクロブロック、P 20 はスプライトメモリ更新部、P 21 はVOP メモリ、P 22 はスプライトメモリ、P 23 は可変長符号化・多重化部、P 24 はバッファ、P 25 は符号化ビットストリームである。

また、図32にこの符号化装置の動作を要約したフローチャートを示す。

図31の符号化装置において、原VOPデータP 1 はまずアルファブロックP 2 、マクロブロックP 7 に分離され（ステップPS 2 、ステップPS 3 ）、アルファブロックP 2 は形状符号化部P 4 へ、マクロブロックP 7 は動き検出部P 8 へ送られる。形状符号化部P 4 はアルファブロックP 2 のデータ圧縮を行う処理ブロック（ステップPS 4 ）であり、この発明は形状情報の圧縮方法に関わるものではないので、その処理の詳細はここでは省略する。

10

形状符号化部P 4 の出力は圧縮アルファデータP 5 と局所復号アルファブロックP 6 で、前者は可変長符号化・多重化部P 23 に送られ、後者は動き検出部P 8 、動き補償部P 10 、予測モード選択部P 12 、テクスチャ符号化部P 16 にそれぞれ送られる。

動き検出部P 8 （ステップPS 5 ）は、マクロブロックP 7 を受け取り、VOPメモリP 2 1 に蓄積されている参照画像データと局所復号アルファブロックP 6 を用いて、マクロブロックごとにローカルな動きベクトルを検出する。ここで、動きベクトルは動きパラメータの一例である。VOPメモリP 2 1 には、すでに符号化されたVOPの局所復号画像が蓄積される。VOPメモリP 2 1 の内容は、マクロブロックの符号化が終わるごとに逐次その局所復号画像で更新される。さらに動き検出部P 8 は、原VOPのテクスチャデータ全体を受け取り、スプライトメモリP 2 2 に蓄積されている参照画像データと局所復号アルファデータを用いてグローバルなワーピングパラメータを検出する機能も併せ持つ。スプライトメモリP 2 2 については後で詳しく述べる。

20

動き補償部P 10 （ステップPS 6 ）は、動き検出部P 8 で検出した動きパラメータP 9 と局所復号アルファブロックP 6 を用いて予測画像候補P 11 を生成する。次いで、予測モード選択部P 12 において、予測誤差信号電力と原信号電力とを用いて当該マクロブロックの最終的な予測モードP 13 および予測画像P 14 を決定する（ステップPS 7 ）。予測モード選択部P 12 ではイントラフレーム符号化／インターフレーム符号化のいずれかの符号化かという判定も行われる。

テクスチャ符号化部P 16 では、予測モードP 13 に基づいて、予測誤差信号P 15 または原マクロブロックそのものをDCT（Discrete Cosine Transform）、量子化し、得られた量子化DCT係数を予測後、または直接、可変長符号化・多重化部P 23 へ送り符号化する（ステップPS 8 、ステップPS 9 ）。可変長符号化部・多重化部P 23 は、あらかじめ定められたシンタックスと可変長符号化コードとに従い、受け取ったデータをビットストリームに変換して多重化する（ステップPS 10 ）。量子化DCT係数は、逆量子化、逆DCTを経て局所復号予測誤差信号P 18 にされた後、予測画像P 14 と加算され局所復号マクロブロックP 19 を得る（ステップPS 11 ）。局所復号マクロブロックP 19 はVOPメモリP 2 1 およびスプライトメモリP 2 2 に書き込まれ、以降のVOPの予測に用いられる（ステップPS 12 ）。

30

以下では、予測を行う部分、特に予測方式と動き補償、スプライトメモリP 2 2 およびVOPメモリP 2 1 の更新制御について詳しく説明する。

40

（1）VMにおける予測方式

VMでは通常、図33に示すように4種類のVOPの符号化タイプがあり、それぞれのタイプごとに示される予測方式をマクロブロックごとに選択できる。I-VOPでは予測をまったく行わず、すべてイントラフレーム符号化する。P-VOPは過去のVOPからの予測を行うことができる。B-VOPは、過去および未来のVOPを予測に使用できる。

以上の予測はすべて動きベクトルによる予測である。一方、Sprite-VOPはスプライトメモリを用いた予測が可能である。スプライトとは、下式

$$x' = (a \ x + b \ y + c) / (g \ x + h \ y + 1)$$

$$y' = (d \ x + e \ y + f) / (g \ x + h \ y + 1)$$

に示すワーピングパラメータセット

50

$$\vec{\alpha} = (a, b, c, d, e, f, g, h)$$

をVOP単位に検出し($\vec{\alpha}$ はベクトルを示す。以下、同じ)、これに基づいてVOPを順次混合していくことにより生成する画像空間であり、スプライトメモリ P 2 2 に蓄積される。

ここで、 (x, y) は原VOPの2次元座標上での画素位置、 (x', y') はワーピングパラメータによって (x, y) に対応付けられるスプライトメモリ中の画素位置である。Sprite-VOPの各マクロブロックでは、このワーピングパラメータセットを統一的に用いて、スプライトメモリ中の (x', y') を決定して予測画像を生成して予測を行うことができる。厳密には、スプライトには、予測に用いる「ダイナミックスライト」と、予測に用いるとともに、復号側で近似的にVOPを合成する目的で用いる「スタティックスライト」の区別があるが、以下に述べる図34～図37では、ダイナミックスライトを「スプライト」の意味で用いる。
10

動き検出部 P 8 では、以上の予測に用いる動きベクトルおよびワーピングパラメータを検出する。動きベクトルおよびワーピングパラメータを動きパラメータ P 9 という言葉で総称する。

(2) 動き補償部

動き補償部 P 1 0 は例えば図34に示すような内部構成をとる。同図において、P 2 6 はワーピングパラメータ、P 2 7 は動きベクトル、P 2 8 はグローバル動き補償部、P 2 9 はローカル動き補償部、P 3 0 はワーピングパラメータによる予測画像候補、P 3 1 は動きベクトルによる予測画像候補である。予測画像候補 P 1 1 をワーピングパラメータによる予測画像候補 P 3 0 および動きベクトルによる予測画像候補 P 3 1 を総称する言葉とする。
20

動き補償部 P 1 0 の動作を要約するフローチャートを図35のステップ P S 1 4 からステップ P S 2 1 に示す。

動き補償部 P 1 0 では、マクロブロック P 7 ごとに動き検出部 P 8 で検出されたVOP全体のワーピングパラメータ P 2 6 またはマクロブロック単位の動きベクトル P 2 7 を用いて予測画像候補 P 1 1 を生成する。グローバル動き補償部 P 2 8 においてワーピングパラメータ P 2 6 を用いた動き補償を行い、ローカル動き補償部 P 2 9 において動きベクトル P 2 7 を用いた動き補償を行う。

I-VOPでは動き補償部 P 1 0 は動作しない(ステップ P S 1 4 からステップ P S 2 1 へ行く)。I-VOP以外のとき、ローカル動き補償部 P 2 9 が動作し、動きベクトル P 2 7 を用いてVOPメモリ P 2 1 内の過去のVOP局所復号画像から予測画像候補(PR1)を取り出す(ステップ P S 1 5)。P-VOPではこの予測画像候補(PR1)のみを用いることになる。
30

ステップ P S 1 6 でB-VOPであるとされた場合は、さらにローカル動き補償部 P 2 9 において、動きベクトル P 2 7 を用いてVOPメモリ P 2 1 内の未来のVOP局所復号画像から予測画像候補(PR2)を取り出すとともに(ステップ P S 1 7)、過去および未来のVOP局所復号画像から得た予測画像候補を加算平均して予測画像候補(PR3)を得る(ステップ P S 1 8)。

また、ダイレクト予測(ITU-T勧告H.263符号化方式におけるBフレーム相当の予測方式に基づく予測。組になるP-VOPのベクトルからBフレーム用のベクトルを作る。ここでは詳細の記述は省略する)についても同様に予測画像候補(PR4)を生成する(ステップ P S 1 9)。図34において、動きベクトルによる予測画像候補 P 3 1 は上記予測画像候補 PR1 から PR4 の一部またはすべてを総称するものとする。
40

I-VOPでもB-VOPでもない場合はSprite-VOPであり、VOPメモリから動きベクトルを用いて予測画像候補(PR1)を取り出すとともに、ステップ P S 2 0 でグローバル動き補償部 P 2 8 においてワーピングパラメータ P 2 6 を用いてスプライトメモリ P 2 2 から予測画像候補 P 3 0 を取り出す。

グローバル動き補償部 P 2 8 はワーピングパラメータ P 2 6 からスプライトメモリ P 2 2 中の予測画像候補が存在するアドレスを計算し、これに基づいてスプライトメモリ P 2 2 から予測画像候補 P 3 0 を取り出して出力する。ローカル動き補償部 P 2 9 は動きベクト
50

ル P 2 7 から VOP メモリ P 2 1 中の予測画像が存在するアドレスを計算し、これに基づいて VOP メモリ P 2 1 から 予測画像候補 P 3 1 を取り出して出力する。

これらの予測画像候補 P 1 1 は、予測モード選択部 P 1 2 においてテクスチャデータ P 7 のイントラフレーム符号化信号を含めて評価され、最も予測誤差信号電力の小さい予測画像候補と予測モードが選択される。

(3) メモリ更新

メモリ更新制御（ステップ P S 1 2）はメモリ更新部 P 2 0 で行われ、VOP メモリ P 2 1 およびスプライトメモリ P 2 2 の更新を行う。これらのメモリ内容の更新は、マクロブロック単位に選択された予測モード P 1 3 に関係なく行われる。

メモリ更新部 P 2 0 の内部構成を図 3 6 に、メモリ更新部 P 2 0 の動作を示すフローチャートを図 3 7 のステップ P S 2 2 からステップ P S 2 8 に示す。10

図 3 6 において、P 3 2 は外部から与えられる VOP 符号化タイプ、P 3 3 はスプライトメモリを用いた予測をするかしないかを示す、外部から与えられるスプライト予測識別フラグ、P 3 4 はスプライトメモリを用いた予測に用いられる、外部から与えられるブレンド係数、P 3 5 はスイッチ、P 3 6 はスイッチ、P 3 7 はスプライト合成部、P 3 8 はスプライト変形処理部、P 3 9 は VOP メモリ更新信号、P 4 0 はスプライト更新信号である。

まず、スプライト予測識別フラグ P 3 3 により、当該 VOP または VOL でスプライトを使用するか指定されているかどうかがチェックされ（ステップ P S 2 2）、スプライトを用いない場合、B-VOP がチェックされ（ステップ P S 2 7）、B-VOP ならば VOP メモリ P 2 1 の更新は全く行わない。I-VOP または P-VOP では、マクロブロックごとに局所復号マクロブロック P 1 9 を VOP メモリ P 2 1 に上書きする（ステップ P S 2 8）。20

一方、ステップ P S 2 2 のチェックにおいてスプライトを用いるとされた場合は、まず上記と同様の VOP メモリ P 2 1 の更新が行われた後（ステップ P S 2 3、ステップ P S 2 4）、以下の手順に従ってスプライトメモリ P 2 2 の更新が行われる。

a) スプライトのワーピング（ステップ P S 2 5）

まず、スプライト変形処理部 P 3 8 において、スプライトメモリ上の領域（当該 VOP の時刻を t としたときの、スプライトメモリ上の位置を原点とする VOP と同面積の領域）

$$M(\vec{R}, t-1)$$

を、ワーピングパラメータ

$$\vec{\alpha} = (a, b, c, d, e, f, g, h)$$

によってワーピング（変形）させる。

b) スプライトのブレンド（ステップ P S 2 6）

上記 a) の結果得られたワーピング画像を用いて、スプライト合成部 P 3 7 において、下式に従って新しいスプライトメモリ領域

$$M(\vec{R}, t) = (1 - \alpha) \cdot W_b [M(\vec{R}, t-1), \vec{\alpha}] + \alpha \cdot VO(\vec{r}, t)$$

を求める。ここで、
 α : ブレンド係数 P 3 4

$W_b [M, \vec{\alpha}]$: 上記 (a) の結果得られるワーピング画像

$VO(\vec{r}, t)$: 局所復号 VOP の位置 \vec{r} 及び時刻 t における画素値

である。

ただし、局所復号マクロブロック中で VOP に属さない領域については、

$$VO(\vec{r}, t) = 0$$

30

40

50

とみなす。ブレンド係数はVOP単位で与えられるので、局所復号VOPは、VOP領域の内容の如何に関わらず、に基づく比重で、一括してスプライトメモリに合成される。

以上のような従来の符号化方式における予測方式では、動画像オブジェクトの予測に際して、動きベクトルの検出しか行わないメモリとワーピングパラメータの検出しか行わないメモリとを最大1画面ずつだけしか使用できない構成になっているため、予測に用いることのできる参照画像をごく限られた方法でしか使用しておらず、予測効率を十分に向上させることができない。

また、複数の動画像オブジェクトを同時に符号化するようなシステムにおいても、これらのメモリには、予測される動画像オブジェクト自身の履歴を示す参照画像しか含まれないので、参照画像のバリエーションが限定されるとともに、動画像オブジェクト間の相関を利用して予測を行うことができない。
10

さらに、メモリの更新に際しても、動画像オブジェクトの内部構造や性質、履歴等に關係なくメモリが書き換えられるため、動画像オブジェクトを予測する上で重要な知識を十分にメモリに蓄積できておらず、予測効率の向上が図れないという問題があった。

この発明は前記問題点を解決するためになされたものであり、画像データを符号化／復号する場合、複数のメモリを設けて、動画像シーケンスの内部構造、性質などを考慮して、複数のメモリに効果的に動画像シーケンスの履歴を蓄積して、予測および符号化／復号の効率を高めるとともに、複数の動画像オブジェクト間で予測が行える構造を設けてより柔軟な予測方式を提供することを目的とする。

発明の開示

本発明は、予測に際して参照する画像データを蓄積するとともに、それぞれ個別の変形手法が対応づけられている複数のメモリと、被予測画像領域の動きを表現するパラメータを入力し、該被予測画像領域の予測に用いたメモリに蓄積された画像データを用いて、上記パラメータと、該メモリに対応づけられた変形手法に基づき予測画像を生成する予測画像生成部とを備え、少なくとも符号化装置および復号装置のいずれかに用いられることを特徴とする動画像を予測する動画像予測方式である。
20

上記符号化装置は、上記予測画像の生成に用いた該メモリを示す予測メモリ指示情報信号を生成し、復号側でも該メモリに蓄積された画像データを用いて、該メモリに対応づけられた変更手法に基づき上記予測画像が生成できるように、上記予測メモリ指示情報信号と上記パラメータを復号側へ送信することを特徴とする。

上記復号装置は、上記パラメータと上記予測画像の生成に用いたメモリを示す予測メモリ指示情報を符号化側から受け取り、上記予測画像生成部は、上記パラメータと該メモリに対応づけられた変形手法に基づき、該メモリに蓄積された画像データを用いて上記予測画像を生成することを特徴とする。
30

また、本発明は、予測に際して参照する画像データを蓄積するとともに、それぞれ個別のパラメータ有効値域が対応づけられている複数のメモリと、被予測画像領域の動きを表現するパラメータを入力し、該パラメータの値を含む上記パラメータ有効値域が対応づけられたメモリを選択し、選択されたメモリに蓄積された画像データを用いて予測画像を生成する予測画像生成部とを備え、少なくとも符号化および復号のいずれかに用いられることを特徴とする動画像を予測する動画像予測方式である。
40

また、本発明は、予測に際して参照する画像データを蓄積する複数のメモリと、被予測画像領域の動きを表現するパラメータを入力し、該パラメータに基づいて上記複数のメモリに蓄積された画像データを用いて予測画像を生成する動き補償部と、上記複数のメモリの少なくとも1つのメモリに蓄積される画像データを任意のタイミングで更新するメモリ更新部とを有する予測画像生成部とを備え、少なくとも符号化および復号のいずれかに用いられることを特徴とする動画像を予測する動画像予測方式である。

上記動画像予測方式は、第1と第2の動画像オブジェクトを有する動画像シーケンス上の動画像を予測し、上記複数のメモリは、上記第1と第2の動画像オブジェクトに対応する第1と第2の個別の複数のメモリを備え、上記予測画像生成部は、上記第1と第2の動画像オブジェクトに対応する第1と第2の個別の生成部を備えており、上記第1の生成部は
50

、上記第1のオブジェクトを予測する場合に、少なくとも上記第1と第2の複数のメモリのいずれかに蓄積されている画像データを用いて上記予測画像を生成するとともに、第2の複数のメモリを第1のオブジェクトの予測に使用しているか否かを示す情報を予測画像に付加するために生成することを特徴とする。

上記予測画像生成部は、動画像の各時刻における変化に応じて、上記複数のメモリの数とサイズのいずれかを増減することにより予測画像を生成することを特徴とする。

上記予測画像生成部は、動画像の各時刻における変化に応じて、予測に用いるメモリを限定することにより予測画像を生成することを特徴とする。

上記予測画像生成部は、上記複数のメモリに蓄積された上記画像データを用いてそれぞれに生成された複数の予測画像を演算することにより予測画像を生成することを特徴とする。 10

上記動画像予測方式は、被予測画像領域の重要度を示す特徴量パラメータを検出する重要度検出部を備え、上記予測画像生成部は、上記特徴量パラメータに基づいて、少なくとも複数の予測方式と、複数のメモリと、複数のメモリ更新方法のいずれかについて、複数の選択肢の中から少なくとも1つを選択することにより予測画像を生成することを特徴とする。

上記動画像予測方式は、少なくとも、被予測画像領域が利用可能な符号量と、各時刻における該画像領域の変化量と、該画像領域の重要度のいずれかを表すパラメータを検出する重要度検出部を備え、上記予測画像生成部は、上記パラメータに基づいて、少なくとも複数の予測方式と、複数のメモリと、複数のメモリ更新方法のいずれかについて、複数の選択肢の少なくとも1つを選択することにより予測画像を生成することを特徴とする。 20

上記動画像予測方式は、動画像を動画像オブジェクト単位で予測し、上記動画像予測方式は、少なくとも、被予測動画像オブジェクトが利用可能な符号量と、各時刻における該動画像オブジェクトの変化量と、該動画像オブジェクトの重要度のいずれかを表すパラメータを検出する重要度検出部を備え、上記予測画像生成部は、上記パラメータに基づいて、少なくとも複数の予測方式と、複数のメモリと、複数のメモリ更新方法のいずれかについて、複数の選択肢の少なくとも1つを選択することにより予測画像を生成することを特徴とする。

上記動画像予測方式は、動画像の符号化において、予測に係る情報を符号化する予測情報符号化部を備え、上記予測画像生成部は、予測に使用されるメモリの使用頻度数をカウントし、カウントした使用頻度数に基づいて上記複数のメモリのランクを決定し、上記予測情報符号化部は、予測に用いられるメモリのランクに応じて、予測に係わる情報に符号長を割り当てるにより予測に係わる情報を符号化することを特徴とする。 30

上記複数のメモリは、少なくとも、画像データをフレーム単位で蓄積するフレームメモリと、スプライト画像を蓄積するスプライトメモリとを有することを特徴とする。

上記スプライトメモリは、少なくとも、逐次更新を伴うダイナミックスプライトメモリと逐次更新を伴わないスタティックスプライトメモリのいずれかを有することを特徴とする。

上記複数のメモリは、少なくとも、平行移動、アフィン変換、遠近法変換の内のいずれかの変形手法が変更可能に対応づけられることを特徴とする。 40

また、本発明は、予測に際して参照する画像データを複数のメモリに蓄積する工程と、上記複数のメモリにそれぞれ個別の変形手法を対応づける工程と、被予測画像領域の動きを表現するパラメータを入力する工程と、上記被予測画像領域の予測に用いたメモリに蓄積された画像データを用いて、上記パラメータと該メモリに対応づけられた変形手法に基づき予測画像を生成する工程を備え、少なくとも符号化および復号のいずれかに用いられるることを特徴とする動画像を予測する方法である。

上記動画像を予測する方法は、さらに、上記予測画像生成を用いた該メモリを示す予測メモリ指示情報信号を生成する工程と、上記予測メモリ情報信号と上記パラメータを復号側へ送信する工程とを備えたことを特徴とする。

上記動画像を予測する方法は、さらに、予測画像の生成に用いたメモリを示す予測メモリ 50

指示情報信号と被予測画像領域の動きを表現するパラメータを符号化側から受け取る工程を備え、復号に用いられることを特徴とする。

また、本発明は、予測に際して参照する画像データを複数のメモリに蓄積する工程と、上記複数のメモリにそれぞれ個別のパラメータ有効値域を対応づける工程と、被予測画像領域の動きを表現するパラメータを入力する工程と、上記パラメータの値を含む上記パラメータ有効値域が対応づけられたメモリを選択する工程と、選択されたメモリに格納された画像データを用いて予測画像を生成する工程を備え、少なくとも符号化および復号のいずれかに用いられることを特徴とする動画像を予測する方法である。

また、本発明は、予測に際して参照する画像データを複数のメモリに蓄積する工程と、被予測画像領域の動きを表現するパラメータを入力する工程と、上記パラメータに基づいて、上記複数のメモリに蓄積された画像データを用いて予測画像を生成する工程と、上記複数のメモリの少なくとも1つのメモリに格納される画像データを任意のタイミングで更新する工程を備え、少なくとも符号化および復号のいずれかに用いられることを特徴とする動画像を予測する方法である。 10

【図面の簡単な説明】

図1は、この発明の実施の形態における動画像符号化装置を示す構成図である。

図2は、この発明の実施の形態における動画像符号化装置の動作を示すフローチャートである。

図3は、この発明の実施の形態における動画像符号化装置の動き補償部の構成を示す構成図である。 20

図4は、動き補償部の動作を示すフローチャートである。

図5は、この発明の実施の形態における動画像符号化装置のメモリ更新部の構成を示す構成図である。

図6は、メモリ更新部の動作を示すフローチャートである。

図7は、この発明の実施の形態における動画像符号化装置の動き補償部の構成を示す構成図である。

図8は、図7の動き補償部の動作を示すフローチャートである。

図9は、この発明の実施の形態における動画像符号化装置の動き補償部の構成を示す構成図である。

図10は、図9の動き補償部の動作を示すフローチャートである。 30

図11は、この発明の実施の形態における動画像符号化装置を示す構成図である。

図12は、この発明の実施の形態における動画像符号化装置の動き補償部の構成を示す構成図である。

図13は、図12の動き補償部の動作を示すフローチャートである。

図14は、この発明の実施の形態における動画像符号化装置のメモリ更新部の構成を示す構成図である。

図15は、図14のメモリ更新部の動作を示すフローチャートである。

図16は、この発明の実施の形態における動画像符号化装置を示す構成図である。

図17は、この発明の実施の形態における動画像符号化装置を示す構成図である。

図18は、この発明の実施の形態における動画像符号化装置を示す構成図である。 40

図19は、この発明の実施の形態における動画像符号化装置を示す構成図である。

図20は、この発明の実施の形態1のビットストリーム21を示す図である。

図21は、この発明の実施の形態2のビットストリーム21を示す図である。

図22は、この発明の実施の形態3のビットストリーム21を示す図である。

図23は、この発明の実施の形態6のビットストリーム21を示す図である。

図24は、この発明の実施の形態における動画像復号装置を示す構成図である。

図25は、この発明の実施の形態における動画像復号装置の動き補償部の構成を示す構成図である。

図26は、動き補償部の動作を示すフローチャートである。

図27は、内挿処理を説明する図である。 50

図28は、この発明の実施の形態における動画像復号装置のメモリ更新部の動作を示すフローチャートである。

図29は、VM符号化方式におけるビデオデータ構造を示す説明図である。

図30は、VOPデータの構成を示す説明図である。

図31は、VM符号化装置の構成を示す構成図である。

図32は、図31の符号化装置の動作を示すフローチャートである。

図33は、VOP符号化タイプと対応する予測の種類を示す説明図である。

図34は、図31の符号化装置における動き補償部の構成を示す構成図である。

図35は、図34の動き補償部の動作を示すフローチャートである。

図36は、図31の符号化装置におけるメモリ更新部の構成を示す構成図である。 10

図37は、図36のメモリ更新部の動作を示すフローチャートである。

発明を実施するための最良の形態

実施の形態1.

図1は実施の形態1及び後述する実施の形態における符号化装置の構成を示すブロック図である。同図において、1は入力動画像信号、2はテクスチャデータ、3は動き検出部、4は動きパラメータ、5は動き補償部、6は予測画像候補、7は予測モード選択部、8は予測モード、9は予測画像、10は予測誤差画像、11はテクスチャ符号化部、12は量子化DCT係数、13は局所復号された予測誤差画像、14は局所復号画像、15はメモリ更新部、16はメモリa、17はメモリb、18はメモリc、19は可変長符号化・多重化部、20は送信バッファ、21はビットストリーム、80はシーンチェンジ検出部、81はタイマーである。このうち動き補償部5およびメモリ更新部15が予測方式を実現する予測画像生成部100である。また、メモリa,b,cがメモリ領域200である。図中この実施の形態で取り上げない部分については後の実施の形態で説明する。図2は、この符号化装置の動作の流れを示すフローチャートである。

この実施の形態では複数、例えば3つのメモリ、を入力動画像の動き量・色度等の画像の特徴に基づく重要度に応じて使い分け、かつ任意の時間間隔で任意のメモリ(領域)、例えばメモリa、の内容を更新する仕組みを設ける。また、動画像シーケンスはフレーム単位に入力されるものとする。

(1) 入力信号

上述のごとく、上記符号化装置は動画像シーケンスの各時刻の画像を表すフレームを単位に入力し、フレームは被予測画像領域の一例である符号化単位となるマクロブロックに分割される(ステップS1)。 30

(2) メモリの使い分け方

メモリには、過去に復号済みの画像や、またはあらかじめ固定的に与えられた画像が蓄積されるが、この実施の形態では、フレーム中の部分領域の重要度に応じて、3つのメモリを以下のように使い分ける。

メモリa：重要度小の画像領域(=動きが静止または均一で、かつテクスチャが均一な背景的画像領域)を蓄積する。

メモリb：重要度中の画像領域(=被写体の動きで、比較的動きの小さい画像領域)を蓄積する。 40

メモリc：重要度大の画像領域(=被写体の動きで、動きの大きな画像領域)を蓄積する。

メモリaに蓄積される重要度小の画像領域は、テレビ会議のシーンなどに出てくる背景画像領域と考えることができる。また、ある微少な動きを伴う被写体を含み、カメラ操作によって画面全体の均一な動きが含まれるようなシーンにおける背景領域にも相当する。これらの動きはマクロブロックという小さな単位よりもあらかじめフレーム全体の動きを求めて、それをマクロブロックの動きとして代用すると効率的である。すなわち、従来例に述べたスプライトにおけるワーピングパラメータに相当する変形パラメータを求め、フレーム全体の変形パラメータを各マクロブロックの動きパラメータとみなすことにする。動きパラメータは、単なる平行移動パラメータ(=動きベクトルと同義)でもよいし、変形

を含んだアフィン、遠近法動きパラメータなどであってもよい。ここで、動きベクトルは動きパラメータの一例である。

メモリ b に蓄積される重要度中の画像領域は例えばテレビ会議のシーンにおいて発言をせずに体だけが動いているような人物の画像領域で、画面中の注目度が低い被写体領域と考えることができる。メモリ c に蓄積される重要度大の画像領域は例えばテレビ会議のシーン中、発言者などもっとも注目度が高い被写体領域と考えることができる。

メモリ b、c に蓄積される領域は被写体固有の動きを持つため、マクロブロックごとに異なる動きパラメータを持つと考えるのが自然である。この際の動きパラメータは、単なる平行移動パラメータ（＝動きベクトルと同義）でもよいし、変形を含んだアフィン、遠近法動きパラメータなどであってもよい。

10

(3) 動き検出（ステップ S 2）

この実施の形態における動き検出部 3 は、従来例のような動きベクトルとワーピングパラメータという区別を取り去り、3つのメモリすべてについて任意の変形パラメータをマクロブロック単位に検出できるようにする。また、動き検出部 3 はメモリ a を用いてフレーム全体の変形パラメータを検出するグローバル動きパラメータ検出と、メモリ a から c を用いてマクロブロックごとの変形パラメータを検出するローカル動きパラメータ検出の機能を備える。

(4) 動き補償（ステップ S 3）

この実施の形態における動き補償部 5 の内部構成を図 3 に示す。同図において、2 2 は予測画像メモリアドレス算出部、2 3 は予測画像メモリアドレス、2 4 はメモリ読み出し部、2 5 は外部から与えられる参照メモリ指示信号である。ここでは、参照メモリ指示信号 2 5 は、メモリ a, b, c を使用することを指示しているものとする。この動き補償部 5 の動作を記したフローチャートを図 4 のステップ S 1 1 からステップ S 1 6 に示す。

20

まず I (Intra)-フレームならば、動き補償を行わない（ステップ S 1 1）。I-フレームでなければ、動き検出部 3 で検出されたグローバル動きパラメータならびに各メモリに基づくローカル動きパラメータをもとに予測画像候補を生成する（ステップ S 1 2 からステップ S 1 5）。具体的には、予測画像メモリアドレス算出部 2 2 において、参照メモリ指示信号 2 5 で指示されるメモリ中の予測画像候補が存在する予測画像メモリアドレス 2 3 を動きパラメータ 4 に基づいて計算し、予測画像メモリアドレス 2 3 によってメモリ読み出し部 2 4 が対応するメモリから予測画像候補 6 を取り出して出力する。

30

この実施の形態においてはグローバル動きパラメータもローカル動きパラメータも同一の変形方式に基づくので、いずれの予測画像生成も図 3 の動き補償部 5 を共有して用いることができる。なお、グローバル動きパラメータにより予測画像候補 6 を生成する場合（ステップ S 1 5）は、常にメモリ a が参照メモリとして用いられる。

(5) 予測モードの選択（ステップ S 4）

この実施の形態における予測モードは、

- (a) メモリ a を使用するモード、
- (b) メモリ b を使用するモード、
- (c) メモリ c を使用するモード、

(d) イントラフレーム符号化信号を使用するモード

40

があるものとする。予測モード選択部 7 は、例えば従来例に示したように、動き補償部 5 によって生成されるすべての予測画像候補 6 とイントラフレーム符号化信号を含めて、最も予測誤差信号の電力（振幅）の小さい予測画像候補 6 を選択して予測画像 9 として出力する。また、選択した予測画像 9 に対応する予測モード 8 を出力する。この予測モード 8 の情報の中には、選択した予測画像 9 を予測したメモリを示すメモリ選択情報も含まれている。予測モード 8 は可変長符号化・多重化部 19 へ送られ、割り当てられた符号長で予測メモリ指示情報 800 としてビットストリーム 21 の中に符号化される。

(6) メモリの更新

メモリの更新はメモリ更新部 15 で制御される。この実施の形態におけるメモリ更新部 15 の内部構成を図 5 に示す。同図において、2 6 はメモリ a の更新に用いるアクティビテ

50

イ（詳細は後述する）、27はメモリa更新判定部、28は参照メモリ選択部、29、30はスイッチ、31はメモリaを更新する画像データ、32はメモリbを更新する画像データ、33はメモリcを更新する画像データ、34はメモリaを更新するグローバル予測画像データである。また、メモリ更新の動作フローを図6に示す。

この実施の形態におけるメモリ更新は以下の手順を踏む。メモリ更新部15は局所復号画像14を入力すると、メモリa更新判定部27において該局所復号画像14が属するフレームに対するメモリa更新の必要性を判定し（ステップS17）、参照メモリ選択部28において予測モード8に基づき予測に使用したメモリを選択し（ステップS18、S19）、選択されたメモリ内の参照画像を該局所復号画像14のメモリaを更新する画像データ31、メモリbを更新する画像データ32、メモリcを更新する画像データ33、メモリaを更新するグローバル予測画像データ34のいずれかを用いて下記のルールで更新する。なお、該メモリ更新は予測単位（マクロブロック単位）でフレーム毎に行われる。

（1）メモリb、cの毎フレーム更新（ステップS20、S21）

当該画像の予測に用いたメモリbまたはメモリcに、局所復号画像14を書き込む。

（2）メモリaの任意フレーム更新（ステップS22、S23）

当該画像の予測に用いたメモリaにステップS17のメモリa更新判定結果1000に基づき、任意のフレームについてのみ、または任意の時間間隔で局所復号画像14を書き込む。

メモリaの内容はいわば背景画像などの時不变画像領域の履歴であり、シーンチェンジや画面全体の大きな動きなどによって領域の内容がおおきく変化することでもない限り、メモリ内容の更新の必要がない。

上述のように被写体などの動領域についてはフレーム単位で逐次更新し、メモリaの内容はより長い時間間隔で更新する仕組みを備えておけば、被写体の動きによって見え隠れする背景画像などの予測に効果的である。

この実施の形態では、以上の観点からメモリaの更新を任意の時間間隔で行う仕組みを設ける。具体的には例えば、

a. グローバル動きパラメータの大きさに基づき、動きが大きい場合は画面全体の内容を一斉に更新し、動きが小さい場合は内容を更新しない方法、

b. フレーム間の時間間隔に限定されず、ある一定時間ごとに画面全体の内容を一斉に更新する方法、

c. シーンチェンジを検出した場合、シーンチェンジ直後のフレームで画面全体の内容を一斉に更新する方法

などの任意更新判定基準が考えられる。

この実施の形態では、以上のような任意更新判定基準になるデータをメモリaの更新に用いるアクティビティ26という言葉で総称する。まず、メモリa更新判定部27はアクティビティ26を用いてメモリaの内容を更新するかどうかを判定する（ステップS17）。上記任意更新判定基準aの場合は動き検出部3で検出されたグローバル動きパラメータの値がアクティビティとなり、任意更新判定基準bの場合はタイマー81からの当該フレームのタイムスタンプが、任意更新判定基準cの場合はシーンチェンジ検出部80から出力されるシーンチェンジ検出を知らせるフラグがアクティビティ26に相当する。

メモリaの内容を更新すると判断された場合は、局所復号画像14の内容がグローバル予測画像データ34として出力されてメモリaの内容を書きかえる（ステップS23）。メモリaの内容を更新すると判断されなかった場合は、メモリaの更新を行わない。

なお、当該フレームにおけるメモリa更新判定結果1000は復号側で同様の任意更新を行うことができるよう、ビットストリーム21に多重化されて復号側に伝送される。

図20は、この実施の形態のビットストリーム21を示す図である。

図20においては、フレームデータが順に符号化されて転送される様子を概念的に示している。各フレームデータの先頭には、フレーム単位の付加情報としてヘッダ情報が付け加えられている。また、ヘッダ情報には、メモリa更新判定結果1000が多重化されて復号側に伝送される。ヘッダ情報の後からは、そのフレームを構成するマクロブロックデ-

10

20

30

40

50

タが続いている。マクロブロックデータの内部には、そのマクロブロックデータを予測するため用いられたメモリを示す予測メモリ指示情報 800 が含まれている。復号装置においては、各マクロブロックデータの予測メモリ指示情報 800 に基づいて、予測画像を予測するメモリを特定して予測画像を生成する。

また、図示していないが、メモリ a 更新判定結果 1000 とともに、或いは、その代わりに、メモリ b 更新情報、及び / 又はメモリ c 更新情報を復号側に転送するようにしても構わない。

以上述べた符号化装置により、動画像シーケンスの内容に応じて複数のメモリを効率的に使い分ける仕組みが供給され、予測効率を向上させることができる。すなわち、動画像シーケンスの予測に際して、動画像シーケンスの内容や性質によって複数のメモリを使い分け任意の変形パラメータに基づいた予測を行うので、複雑な動きまでもカバーして局所的な画像の性質に追随した効率的な動画像予測が行え、予測効率が向上し、符号化画像の品質を保ちつつ符号化データの発生量を低減させる符号化装置を構成することができる。また、この発明の予測方式に基づいて符号化されたビットストリームを復号する復号装置においても同様の予測方式により構成することができる。

この実施の形態ではフレームごとに符号化する装置について述べたが、任意の形状を持つ動画像オブジェクト (VOP) を符号化する装置についても同様の効果が期待できる。

また、この実施の形態では被予測画像領域の一例としてマクロブロッキングを単位とした符号化装置について述べたが、任意の形状を持つ部分画像などの画像単位または複数個の固定サイズブロックの組み合わせによって構成される可変形状のブロックなどの画像単位で画像を符号化する装置についても、同様の効果が期待できる。

また、この実施の形態では、メモリ a を用いたグローバル動きパラメータ検出を用いたが、これを用いずにローカル動き検出だけを用いる構成でも適用可能であることは言うまでもない。グローバル動き検出を行わない場合は、予測モードとしてグローバル / ローカル予測の判別情報は伝送する必要がない。

また、この実施の形態において、あらかじめ動画像シーケンスの内容に基づいて生成した参照画像データを蓄積して符号化中に更新を行わないメモリを設け、それを予測に用いる構成もとることができる。

また、この実施の形態においては、メモリ a , b , c に対してそれぞれ部分領域を蓄積するようにしてメモリ更新部 15 によるメモリ更新は、メモリ a , b , c のいずれか 1 つのメモリに対して行う場合を示したが、メモリ a , b , c が画像の一部分、或いは、全部を共有して画像を蓄積するような場合には、メモリ更新部 15 は、メモリ a , b , c のうち 2 つのメモリ、或いは、全てのメモリを更新する。例えば、メモリ a が 1 フレームの参照画像データを蓄積するフレームメモリであり、メモリ b が逐次更新を伴わないスタティックスライトメモリであり、メモリ c が逐次更新を伴うダイナミックスライトメモリである場合には、スタティックスライトメモリは、予め固定的なデータを参照画像データとして蓄積しているため、メモリ b はメモリ更新部 15 によっては更新されないが、メモリ a とメモリ c が同一領域の参照画像データを蓄積している場合には、メモリ更新部 15 は、メモリ a とメモリ c を同時に更新することになる。このように、メモリ a , b , c が参照画像データを重複して蓄積している場合には、重複した領域をそれぞれメモリ更新部 15 が更新する。

以上のことは、以下に述べる実施の形態においても同様である。

また、この実施の形態では、3 つのメモリ a , b , c を用いる場合を示したが、いずれか 2 つのメモリを用いる場合であっても構わない。

また、この実施の形態で述べた動き補償部 5、メモリ更新部 15 とまったく同一の部材を有する予測画像生成部 100 を用いた復号装置を構成することもできる。復号装置に用いられる場合は、動き補償部は 3 つの全ての予測画像候補を生成する必要はなく復号された動きパラメータに関わる予測画像だけを生成すればよい。

実施の形態 2 .

次に、図 1 に示した構成の符号化装置において、動き補償部 5 の構成だけ別の構成とした

10

20

30

40

50

符号化装置の実施形態を示し、実施の形態 2 の動き補償部 5 a の構成と動作について述べる。

この実施の形態における動き補償部 5 a の内部構成を図 7 に示す。同図において、35 は参照メモリ決定部である。またこの動き補償部 5 a の詳細な動作を記したフローチャートを図 8 に示す。

まず、I-フレームならば動き補償を行わない（ステップ S 24）。I-フレームでなければ、参照メモリ決定部 35 は動きパラメータ 4 の値に基づいて参照メモリを決定する（ステップ S 25）。参照メモリ決定部 35 は各メモリ a, b, c に割り当てられている有効動きパラメータ値域（詳細は後述する）を保持しており、動きパラメータ 4 の値と比較することによって、当該動きパラメータ 4 がどのメモリを指しているかを判断し、メモリ a, b, c を識別する参照メモリ指示信号 25 a を出力する。10

有効動きパラメータ値域とは、例えば動きベクトルを検出する場合、その探索範囲が ± 15 画素だとすると、± 0 から 3 画素の範囲ではメモリ a を、± 4 から 8 画素の範囲ではメモリ b を、± 9 から 15 画素の範囲ではメモリ c を予測に用いるようにするというような、各メモリごとの有効探索範囲を意味する。ただし、グローバル動きパラメータで予測画像を生成する場合は参照メモリはメモリ a と決まっているので、参照メモリ決定部 35 を起動するのはローカル動きパラメータを用いるときのみとする。このように、動きベクトルの値で予測に用いるメモリを特定するのは、背景画像は動きが少なく、注目度が高い画像ほど動きが大きくなるはずであるという前提に基づくものである。このように、動きベクトルの値で予測に用いるメモリを特定する場合は、予測モードを符号化して伝送する必要がない。20

次いで、選択された参照メモリ指示信号 25 a にしたがって予測画像候補 6 が生成される（ステップ S 26 からステップ S 30）。具体的には、予測画像メモリアドレス算出部 22 において、参照メモリ指示信号 25 a で指示されるメモリ中の予測画像候補 6 が存在する予測画像メモリアドレス 23 を動きパラメータ 4 に基づいて計算し、予測画像メモリアドレス 23 によってメモリ読み出し部 24 が対応するメモリから予測画像候補 6 を取り出して出力する。

この実施の形態においてはグローバル動きパラメータもローカル動きパラメータも同一の変形方式に基づくので、いずれの予測画像生成も図 7 の動き補償部 5 a を共有して用いることができる。なお、グローバル動きパラメータにより予測画像候補 6 を取り出す場合（ステップ S 31）は、常にメモリ a が参照メモリとして用いられる。30

有効動きパラメータ値域は、動画像シーケンス毎に一定地域でもよいが、たとえば、各フレーム毎に変更してもよい。各フレーム毎に変更する場合は、当該フレームにおける各メモリの有効動きパラメータ値域は、復号側で同様のメモリ選択を行うことができるよう、ビットストリームに多重化されて復号側に伝送される。

図 21 は、この実施の形態のビットストリーム 21 を示す図である。

このビットストリームの先頭には、動画像シーケンス単位に付加されたヘッダ情報がある。このヘッダ情報は、各メモリの有効動きパラメータ値域指示情報を有している。このように、動画像シーケンスの先頭に有効動きパラメータ値域指示情報を指定することにより、その動画像シーケンスに対して一定値域の有効動きパラメータ値域を用いた予測方式を復号装置で行うことができる。40

フレーム毎に有効動きパラメータ値域を変更する場合は、フレーム単位に付加されたヘッダ情報の中の有効動きパラメータ指示情報を含ませればよい。

以上述べた動き補償部 5 a の構成を持つ符号化装置により、フレームの局所的な動きの程度に応じて複数のメモリを効率的に使い分ける仕組みが供給され、予測効率を向上させることができる。

この実施の形態ではフレームごとに符号化する装置について述べたが、任意の形状を持つ動画像オブジェクト（VOP）を符号化する装置についても同様の効果が期待できる。

また、この実施の形態ではマクロブロックを単位とした符号化装置について述べたが、任意の形状を持つ部分画像などの画像単位または複数個の固定サイズブロックの組み合わせ

によって構成される可変形状のブロックなどの画像単位で画像を符号化する装置についても、同様の効果が期待できる。

また、この実施の形態では、メモリ a を用いたグローバル動きパラメータ検出を用いたが、これを用いずにローカル動き検出だけを用いる構成でも適用可能であることは言うまでもない。グローバル動き検出を行わない場合は、予測モードとしてグローバル / ローカル予測の判別情報は伝送する必要がない。

また、この実施の形態で述べた動き補償部 5 とまったく同一の部材有する予測画像生成部 100 を用いた復号装置を構成することもできる。復号装置に用いられる場合は、動き補償部は復号された動きパラメータに関わる予測画像だけを生成すればよい。

実施の形態 3 .

10

次に、図 1 に示した構成の符号化装置において、動き補償部 5 の構成だけをさらに別の構成とした符号化装置の実施形態を示し、動き補償部 5 b の構成と動作について述べる。この実施の形態における動き検出部 3 a は、動きパラメータ 4 a として平行移動量、アフィンパラメータ、遠近法パラメータをそれぞれ出力するものとする。

また、この実施の形態におけるメモリ a は参照画像を 1 フレーム分記憶するフレームメモリであり、メモリ b はステイックスライトメモリであり、メモリ c はダイナミックスライトメモリであるものとする。

この実施の形態における動き補償部 5 b の内部構成を図 9 に示す。同図において、3 6 は平行移動量 (= 動きベクトル)、3 7 はアフィンパラメータ、3 8 は遠近法パラメータ、3 9 は平行移動量に基づく予測画像メモリアドレス算出部、4 0 はアフィンパラメータに基づく予測画像メモリアドレス算出部、4 1 は遠近法パラメータに基づく予測画像メモリアドレス算出部である。またこの動き補償部 5 b の詳細な動作を記したフローチャートを図 10 に示す。

20

まず、I-フレームならば動き補償を行わない(ステップ S 3 3)。I-フレームでない場合、予測画像メモリアドレス算出部 3 9 から 4 1 はそれぞれ動きパラメータ 4 a の値に基づいて予測画像メモリアドレス 2 3 を計算する(ステップ S 3 4)。

各予測画像メモリアドレス算出部は、対応する各メモリに割り当てられている画像変形方式に基づいてアドレス計算を行う。この実施の形態においては、メモリ a に平行移動、メモリ b にある程度回転や拡大・縮小などの単純な変形を伴うアフィンパラメータ、メモリ c に3次元的で複雑な動きを伴う遠近法パラメータを用いる。これらの変形方式は以下の 30 ような変換式で表せる。

30

[平行移動]

平行移動量 (a, b) :

$$x' = x + a$$

$$y' = y + b$$

[アフィン変換]

アフィンパラメータ (a, b, c,) :

$$x' = a(\cos \theta)x + a(\sin \theta)y + b$$

$$y' = a(-\sin \theta)x + a(\cos \theta)y + c$$

[遠近法変換]

40

遠近法パラメータ (a, b, c, d, e, f) :

$$x' = (a x + b y + c) / (g x + h y + 1)$$

$$y' = (d x + e y + f) / (g x + h y + 1)$$

ここで、2 次元座標上の (x, y) は原マクロブロックの画素位置、(x', y') は各パラメータによって (x, y) に対応付けられるメモリ中の画素位置である。すなわち、これらのパラメータをもとに (x', y') のメモリ上に位置を計算する。この仕組みをもつことにより、各マクロブロックごとに動きの性質がもっとも適合するメモリから予測を行うことができるようになる。各動きパラメータ 3 6、3 7、3 8 から計算した予測画像メモリアドレス 2 3 によって、メモリ読み出し部 2 4 が対応するメモリから予測画像候補 6 を取り出して出力する(ステップ S 3 5 からステップ S 3 9)。

50

なお、当該フレームにおける各メモリの変形方式のタイプは、復号側で同様の動き補償を行うことができるよう、動き検出手法指示情報としてビットストリーム 21 に多重化されて復号側に伝送される。

図 22 は、この実施の形態のビットストリーム 21 を示す図である。

動画像シーケンスの先頭に付加されるヘッダ情報の中には、動き検出手法指示情報が含まれている。符号化装置では、各メモリで使用する変形方式のタイプが変更可能であり、この対応関係を示す動き検出手法指示情報を動画像シーケンスのヘッダ情報として復号装置に送る。こうして復号装置においては、各メモリで使用する変形方式のタイプを識別することができる。

復号装置においては、この識別された変形方式のタイプが動的に各メモリに対応づけられるようになっている。

以上述べた動き補償部 5 b の構成を持つ符号化装置により、フレームの局所的な動きの性質に応じて複数のメモリを効率的に使い分ける仕組みが供給され、予測効率を向上させることができる。

この実施の形態ではフレームごとに符号化する装置について述べたが、任意の形状を持つ動画像オブジェクト (VOP) を符号化する装置についても同様の効果が期待できる。

また、この実施の形態ではマクロブロックを単位とした符号化装置について述べたが、任意の形状を持つ部分画像などの画像単位または複数個の固定サイズブロックの組み合わせによって構成される可変形状のブロックなどの画像単位で画像を符号化する装置についても、同様の効果が期待できる。

また、この実施の形態では、メモリ a を用いたグローバル動きパラメータ検出を用いたが、これを用いずにローカル動き検出だけを用いる構成でも適用可能であることは言うまでもない。グローバル動き検出を行わない場合は、予測モードとしてグローバル / ローカル予測の判別情報は伝送する必要がない。

また、この実施の形態では、メモリ a , b , c を用いる場合を示したが、メモリ a と b だけを用いる場合、或いは、メモリ a と c を用いる場合、或いは、メモリ b と c だけを用いる場合であっても構わない。

また、この実施の形態で述べた動き補償部 5 b とまったく同一の部材を有する予測画像生成部 100 を用いた復号装置を構成することもできる。復号装置に用いられる場合は、動き補償部は復号された動きパラメータに関わる予測画像だけを生成すればよい。

実施の形態 4 .

次に、形状情報を持った複数、例えば 2 つ、の異なる動画像オブジェクトが混在する動画像シーケンスを対象とし、これらの動画像オブジェクトを一括して符号化する装置の実施形態を説明する。図 11 にこの実施の形態における符号化装置の構成を示す。

同図において、42 は入力画像フレーム、43 はオブジェクト分離部、44a、44b はオブジェクトデータ、45a、45b は形状ブロック、46a、46b はスイッチ、47a、47b は形状符号化部、48a、48b は圧縮形状ブロックデータ、49a、49b は局所復号形状ブロック、50a、50b はテクスチャデータ (マクロブロック)、51a、51b は動き検出部、52a、52b は動きパラメータ、53a、53b は動き補償部、54a、54b は予測画像候補、55a、55b は予測モード選択部、56a、56b は予測モード情報、57a、57b は予測画像、58a、58b は予測誤差信号、59a、59b はテクスチャ符号化部、60a、60b は圧縮テクスチャデータ、61a、61b は局所復号予測誤差信号、62a、62b は局所復号マクロブロック、63 はメモリ更新部、64 はメモリ a 、65 はメモリ b 、66 はメモリ c 、67 はメモリ d 、68 はメモリ e 、69 はメモリ f 、70a、70b は可変長符号化部、71 は多重化部、72 はバッファ、73 はビットストリーム、94 はメモリ部、88a は A オブジェクトを符号化する A オブジェクト符号化部、88b は B オブジェクトを符号化する B オブジェクト符号化部である。オブジェクト符号化部 88a、88b は同一の部材による同一の内部構成を有する。

この符号化装置は画像フレーム 42 を入力し、これがオブジェクト分離部 43 において符

10

20

30

40

50

号化単位のオブジェクトに分けられる。オブジェクト分離部 43 の処理は任意の方法をとることができるものとする。

オブジェクトの形状情報は形状ブロック 45a、45b の形式で形状符号化部 47a、47b に送られて符号化され、圧縮形状ブロックデータ 48a、48b として可変長符号化部 70a、70b に送られる。

動き検出部 51a、51b は VM 符号化方式と同様、局所復号形状ブロック 49a、49b を考慮して動きパラメータの検出を行う。動きパラメータ検出はマクロブロック単位にメモリ a から f のすべてを用いて行うことができる。

ただし、原則として A オブジェクト符号化部 88a において符号化される A オブジェクトについてはメモリ a から c を、B オブジェクト符号化部 88b において符号化される B オブジェクトについてはメモリ d から f をそれぞれ用いるものとする。
10

また、動きの種類としては、動きベクトルとワーピングパラメータという区別を取り去り、メモリ部 94 のすべてのメモリについて任意の変形パラメータをマクロブロック単位に検出できるものとする。

動き補償部 53a、53b で各動きパラメータ 52a、52b に基づいてすべての予測画像候補 54a、54b を生成した後、予測モード選択部 55a、55b で予測画像 57a
a、57b および予測モード情報 56a、56b を得る。原信号またはテクスチャデータ 50a、50b と予測画像 57a、57b との差分をとって予測誤差信号 58a、58b を得、これがテクスチャ符号化部 59a、59b で符号化されて可変長符号化部 70a、70b に送られる。また、局所復号された予測誤差信号 61a、61b が予測画像 57a、
20 57b と加算されて局所復号マクロブロック 62a、62b となり、メモリ更新部の指示にしたがってメモリ a から f に書き込まれる。

上記 A / B オブジェクト符号化部 88a、88b において符号化された A / B オブジェクトデータは多重化部 71 で 1 つのビットストリーム 73 に多重化され、バッファ 72 を介して伝送される。

以下、この実施の形態における予測について主要な動作を行う動き補償部 53a、53b を中心に説明する。

この実施の形態における動き補償部 53a、53b は、動き検出部 51a、51b で検出した動きパラメータ 52a、52b に基づいて予測画像候補を生成する。動き補償部 53a の内部構成を図 12 に示す。また、A オブジェクト符号化部 88a における動き補償部 53a の動作のフローチャートを図 13 に示す。なお、動き補償部 53b でも同様に構成され同様に動作する。
30

図 12 において、74a は B オブジェクト参照判定部、75a は B オブジェクト参照指示フラグである。

ここで動きパラメータ 52a は検出に用いたメモリ情報も含むものとする。パラメータの値から実施の形態 1 と同様に、予測画像メモリアドレス算出部 22a、メモリ読み出し部 24a を用いて予測画像候補を生成する（ステップ S44 からステップ S49）。また、B オブジェクト参照判定部 74a は動きパラメータ 52a の中の参照するメモリ情報から、当該マクロブロックの予測に B オブジェクト用のメモリを使用しているかどうかを判定する（ステップ S43）。
40

B オブジェクト参照判定部 74a は、判定結果を B オブジェクト参照指示フラグ 75a として出力し、復号側で当該オブジェクトが単独で、自身のメモリ a, b, c のみを用いて再生できるかどうかの判定に用いるため、ビットストリーム 73 に多重化されて復号側に伝送される。符号化時には、外部から与える信号 85a により、常に復号側で当該オブジェクトの単独再生が可能になるように、動きパラメータの検出に際して、自身の予測用のメモリ（a, b, c, のみ）しか使用しないように制御することも可能とする。

以上述べた動き補償部 53a、53b の構成を持つ符号化装置により、フレームの局所的な動きの性質に応じて複数のメモリを効率的に使い分ける仕組みが供給され、予測効率を向上させることができる。

また、この実施の形態ではオブジェクトをマクロブロック単位に符号化する装置について
50

述べたが、任意の形状を持つ部分画像または複数個の固定サイズブロックの組み合わせによって構成される可変形状のブロックなどの単位で符号化する装置についても、同様の効果が期待できる。

また、この実施の形態で述べた動き補償部 53a、53b と同一の部材を用いた復号装置を構成することもできる。復号装置に用いられる場合は、動き補償部 53 は復号された動きパラメータに関わる予測画像だけを生成すればよい。また、ビットストリームから他オブジェクト参照指示フラグ 75a、75b 相当のビットを復号して、復号中のオブジェクトが単独で再生できるかどうかを認識できる構成とすれば、オブジェクトデータを誤りなく復号再生できるようになる。

実施の形態 5 .

10

次に、動画像オブジェクトの時間的变化に対応して、メモリの数または容量を自在に変化可能な構成の符号化装置の実施形態を説明する。実施の形態 5 においては、図 1 に示した構成の符号化装置におけるメモリ更新部 15 の構成を置きかえた符号化装置を考える。

図 14 にこの実施の形態におけるメモリ更新部 15a の内部構成を示す。同図において、76 はメモリ拡張判定部、77 はメモリ拡張指示信号、78 はメモリ縮退判定部、79 はメモリ縮退指示信号である。図 15 はメモリ更新部 15a の動作フロー（ステップ S51 からステップ S63）を示す。

シーンチェンジなどによりメモリに蓄積されていた動画像シーケンスの履歴とは著しく異なる画像が現れた場合、シーンチェンジ後の予測においては、既存メモリに含まれる参照画像だけでは予測効率が劣化することがある。そのような場合、シーンチェンジ検出部 80 によりシーンチェンジを検出し、シーンチェンジ直後のフレームはイントラフレーム符号化するなどして、それを新たな参照画像としてメモリに追加蓄積しておくことができれば、それ以降の予測効率を向上できる。

20

また、追加できるメモリの容量には物理的限界があるため、メモリ上の参照画像のうち、ほとんど予測に使われない部分を逐次縮退できる仕組みも持たせる。メモリ a, b, c の各メモリ領域予測に使われる頻度を予測モード 8 に基づいてメモリ更新部 15a で計測しておき、メモリ更新部に頻度の小さいメモリ領域を使用領域から開放する仕組みをもたせる。この実施の形態によれば、例えばソフトウェアで符号化装置を構成するような場合、限られた RAM（ランダムアクセスメモリ）資源を有効に活用することができる。

以上の観点から、この実施の形態におけるメモリ更新部 15a は、動画像シーケンスの時間的变化の状況に応じてメモリ領域を増やしたり、予測にあまり使われない参照画像を含むメモリ領域を縮退したりする機能を備える。

30

メモリ a については、実施の形態 1 と同様、メモリ a 更新判定部 27 において更新の可否が決定され（ステップ S50）、更新する場合は局所復号画像 14 をメモリ a に書き込む（ステップ S56、ステップ S57）。また、予測モード 8 にしたがって各メモリへ局所復号画像 14 が書き込まれる（ステップ S51 からステップ S55）。

これらメモリ内容更新は、メモリ拡張 / 縮退の判定をともなって行われる。メモリ拡張判定部 76 においては、メモリ a の更新に用いるアクティビティ 26 をもとにメモリ a（またはメモリ b, c）の容量を増やすかを判定する（ステップ S58 からステップ S60）。シーンチェンジなどにより容量を増やした方がよいと判定されれば、メモリ拡張指示信号 77 によってメモリの拡張が指示される。また、メモリ縮退判定部 78 においては、予測モード 8 をもとに予測に用いられるメモリ領域のカウントをおこなっておき、所定の回数以下しか予測に用いられないメモリ領域については、メモリ縮退指示信号 79 によってメモリの縮退が指示される（ステップ S61 からステップ S63）。

40

以上述べたメモリ更新部 15a の構成を持つ符号化装置により、動画像シーケンスの時間的变化に追随して効率のよい予測が行えるとともに、予測に必要なメモリ領域をダイナミックに割り当てる仕組みが供給され、予測効率を向上させるとともにメモリ資源の有効活用が可能になる。

この実施の形態ではフレームごとに符号化する装置について述べたが、任意の形状を持つ動画像オブジェクト（VOP）を符号化する装置についても同様の効果が期待できる。

50

また、この実施の形態ではフレームをマクロブロック単位に符号化する装置について述べたが、任意の形状を持つ部分画像などの画像単位または複数個の固定サイズブロックの組み合わせによって構成される可変形状のブロック領域などの画像単位で画像を符号化する装置についても、同様の効果が期待できる。

また、この実施の形態で述べたメモリ更新部 15 a とまったく同一の部材を用いた復号装置を構成することもできる。

実施の形態 6 .

上記の各実施の形態においてはマクロブロックで予測に使用するメモリを変更する場合を示したが、フレームもしくは動画像オブジェクトの単位で、予測に使用するメモリを変更して予測を行う構成をとることもできる。これにより、フレームもしくは動画像オブジェクトの単位で符号化すべきメモリ関連の情報、およびマクロブロック単位で符号化すべきメモリ選択情報（予測モード 8 に含まれる）を符号化する必要がなくなり、効率的な符号化を行うことができる。10

例えば実施の形態 1 における図 1 の符号化装置においては、マクロブロック単位で予測に使用するメモリを切替えることが可能になっているため、マクロブロック単位でどのメモリを予測に使用したかを示す付加情報を伝送する必要がある。これに対して、本実施の形態ではこの使用メモリの切替の単位をフレームまたは動画像オブジェクトに制限して予測を行うことにより、マクロブロック単位に伝送すべき付加情報を効果的に削減することを可能とする。図 23 は、図 20 に示した実施の形態 1 の伝送ビットストリーム 21 と本実施の形態の伝送ビットストリーム 21 との違いを示す。図 23 に示す例は、フレーム単位に予測に使用するメモリを変更する場合を示しており、予測メモリ指示情報 800 がフレーム単位のヘッダ情報に含まれている。図 23 に示す例は、例えば、動画像シーケンスの映像の性質が定常的に変化せず、マクロブロックレベルの局所的な変化が少ないような場合に有効である。また、以上のようにして符号化されたビットストリームを復号してフレームもしくは動画像オブジェクトを再生する復号装置を構成することもできる。20

実施の形態 7 .

上記の各実施の形態において、複数のメモリのうち、任意の複数、例えば 2 つ、のメモリ（例えばメモリ a と b）から取り出された 2 つの予測画像候補を加算平均した画像を予測画像候補 6 の 1 つとする構成または予測画像 9 として用いる構成にすることができる。また、以上のようにして符号化されたビットストリームを復号してフレームもしくは動画像オブジェクトを再生する復号装置を構成することもできる。30

実施の形態 8 .

上記の各実施の形態に示した符号化装置において、予測を行う単位となる画像領域の空間的な複雑さ、注視度、などを規定する特徴量パラメータをあらかじめ検出しておき、これらを予測モード決定、メモリ更新の際の判定尺度として利用する構成をとることができる。

例えば、複雑な動きを含み、与えられた符号量内で許容品質を達成する符号化を行うことが困難な動画像を想定する。このような場合は、被予測画像領域（マクロブロック、任意形状画像領域、任意形状ブロックなど）ごとに重要度を見極め、重要度の低い領域はある程度品質を落して符号量を減少させ、その分を重要度の高い領域に割り当てて全体の品質を向上させる。本発明のように複数のメモリを任意のタイミングで切り替えて予測を行う装置では、被予測画像領域の重要度を表す特徴量パラメータを検出して、これに基づいて動的にメモリ使用方法を決定することにより、より画像の性質に適応した予測を行うことができる。例えば、図 16 に示すように、領域ごとに特徴量パラメータを検出して重要度を決定する領域重要度検出部 95 を設ける。領域重要度検出部 95 は領域重要度を予測モード選択部 7 a へ伝えるとともに領域重要度に基づく量子化パラメータをテクスチャ符号化部 11 a へ伝える。領域重要度検出部 95 で重要度が高いと判定された領域は、複数用意された予測モードのうち、もっとも複雑なモードを用いて予測を行う。例えば、各メモリ a, b, c からの参照画像を用いてそれぞれ複雑な動きモデルに基づいた動きパラメータと予測画像を求め、これら予測画像の任意の組み合せ（加算平均など）も含めて最も予40

測効率の高い予測モードを予測モード選択部 7 aにおいて選択する。この際、予測に使用したすべてのメモリに対して参照画像を更新する。さらに、テクスチャ符号化部 11 aでは、量子化ステップ幅が細かい量子化パラメータにより符号化を行う。一方、重要度の低い領域では、簡易な予測モード（1つのメモリだけを用いた平行移動量検出）によって予測を行い、得られた予測誤差信号の振幅に関わらず少ない符号量になるように、量子化ステップの粗い量子化パラメータを用いて符号化する。以上の制御を行うことによって、重要度の低い領域はある程度品質を落しても、重要度の高い領域は高度な予測によって品質が保たれ、与えられた符号量で全体の品質を向上することができる。

実施の形態 9 .

複数のメモリを用いて動画像シーケンスを予測、符号化する装置において、動画像シーケンスの各時刻において使用可能な符号量、あるいは当該時刻でのシーンの変化量（シーンチェンジ検出など）、実施の形態 8 で述べたような被予測画像領域の特徴量や重要度などのパラメータを検出しておき、これらの値を、当該時刻における画像の予測に用いることのできる予測方式、あるいは参照メモリ領域の選択の際の判定尺度として利用する構成をとることができる。例えば、図 17 のように、フレーム単位で重要度を決定するフレーム重要度検出部 9 6 を設け、前フレームに対する当該フレームの変化量（シーンチェンジ検出部 8 0 からのシーンチェンジを検出）、新しいオブジェクトの出現・隠蔽の有無などを検出し、送信バッファ 2 0 から通知される当該フレームで使用できる符号量を考慮して最終的なフレーム重要度を決定する。これに基づいて、重要度の高いフレームでは用意されたすべての予測方式と参照メモリ領域を用いて最大限予測効率を向上し、重要度の低いフレームでは予測方式や参照メモリ領域を限定して用い、符号化処理を簡素化して処理量を低減する、という装置構成が考えられる。また、シーンチェンジ時に予測を行わずにすべてイントラフレーム符号化する装置も考えられる。さらに、実施の形態 8 で述べた領域重要度検出部 9 5 と併用すれば、よりきめ細かい品質制御を行うことができる。以上の制御を行うことによって、重要度の低いフレームはある程度品質を落しても、重要度の高いフレームは高度な予測によって品質が保たれ、与えられた符号量で全体の品質を向上することができる。

本実施の形態の考え方は、処理プロセスや使用可能なメモリ量が流動的なソフトウェアによる符号化の際に、利用できる資源を最大限に活用して効率よく符号化処理を行わせる場合にも適用可能である。重要度の低いフレームでは処理量を低減でき、全体の処理速度を向上させることができる。

実施の形態 10 .

図 11 に示したような、複数のメモリを用いて複数の動画像オブジェクトから構成される動画像シーケンスを予測、符号化する装置において、シーケンスとして使用できる総符号量、各動画像オブジェクトの各時刻において使用可能な符号量、あるいは当該時刻での動画像オブジェクトの変化量（オブジェクトの出現、隠蔽など）、各動画像オブジェクトのシーンの中での重要度／注視度のレベル、実施の形態 8 や 9 で述べたような被予測画像領域の特徴量や重要度などのパラメータを検出しておき、これらの値を、当該時刻における動画像オブジェクトの予測に用いることのできる予測方式、あるいは参照メモリ領域の選択の際の判定尺度として利用する構成をとることができる。

例えば、図 18 のように、各オブジェクト 1 ~ n に対応する重要度検出部 9 7 a ~ 9 7 n を設け、オブジェクトの各時刻における変化量やオブジェクトの出現・隠蔽の有無などを表すパラメータを検出するとともに、すべてのオブジェクトの符号化データが蓄積される全体バッファ 7 2 × の占有率、各オブジェクトの仮想バッファ 7 2 a ~ 7 2 n の占有率とを考慮して、各時刻においてオブジェクトの重要度を決定する。例えば、オブジェクト内に他のオブジェクトの一部が重なるなどの結果として新しいタイプの領域が出現した場合、これは以降の予測効率に大きく影響するため、ある程度オブジェクトの仮想バッファに余裕のない場合であっても重要度を高くし、符号化画像をきれいにしておく、などの制御が考えられる。重要度検出部 9 7 a ~ 9 7 n で検出された重要度はオブジェクト 1 ~ N 符号化部 9 8 a ~ 9 8 n に渡され、重要度の高いオブジェクトでは用意されたすべての予測

10

20

30

40

50

方式と参照メモリ領域を用いて最大限予測効率を向上し、重要度の低いオブジェクトでは予測方式や参照メモリ領域を限定して用い、符号化処理を簡素化して処理量を低減する、という装置構成が考えられる。また、フレームからリアルタイムにオブジェクト分離を行って符号化する装置では、新しいオブジェクトの出現や、既存オブジェクトの隠蔽などによって当該オブジェクトの内容が著しく変化した場合に、予測を行わずにすべてイントラフレーム符号化する装置も考えられる。さらに、オブジェクト 1 ~ N 符号化部 9 8 a ~ 9 8 nにおいて実施の形態 8 で述べた領域重要度検出部 9 5 も併用すれば、オブジェクト内の各被予測対象領域単位によりきめ細かい品質制御を行うことができる。以上の制御を行うことによって、重要度の低いオブジェクトはある程度品質を落しても、重要度の高いオブジェクトは高度な予測によって品質が保たれ、与えられた符号量で全体の品質を向上することができる。
10

実施の形態 1 1 .

また、図 1 9 に示すように、予測に関する符号化情報（参照メモリ番号など）の符号割り当て（符号化）を行う予測情報符号化部 9 1 を設ける場合がある。

複数のメモリ a , b , c を用いて動画像シーケンスまたは動画像オブジェクトを予測、符号化する装置において、予測に用いられるメモリの使用頻度に応じて複数のメモリのランク付けを行い、かつこのランク付けを符号化中にダイナミックに変更することができるようにして、上記予測情報符号化部 9 1 における予測に関する符号化情報（参照メモリ番号など）の符号割り当てを、予測に用いる複数のメモリのランクに応じて行うようにする構成をとることができる。
20

例えば、図 1 9 の符号化装置において、メモリ更新部 1 5 b に、メモリ a , b , c それぞれの予測に用いられる頻度をカウントするカウンタ 9 2 を設けておき、そのカウント値にしたがってメモリ a , b , c をランク付けし、ランク情報 9 0 を出力する。このランク付けは、例えば 1 フレームもしくは動画像オブジェクトのある時刻における画像（VOP）を単位に行ってもよいし、より細かい単位である被予測画像領域（マクロブロック、任意形状領域、任意形状プロックなど）毎に行うことともできる。

これにより、どのメモリがどれだけ頻繁に予測に使われるかを認識できる。頻繁に予測に用いられるメモリは、予測を行うにあたって重要度の高いメモリであり、参照頻度が高いほどランクを高くする。

このようにして、各被予測画像領域単位に予測に用いたメモリの頻度情報を符号化する場合、頻繁に参照するメモリ（= ランクが高いメモリ）には短い符号長を割り当てるほうが符号化効率が高まる。
30

また、各被予測画像領域単位に検出した動きパラメータも、参照したメモリのランクに対応して符号長を割り当てることができれば、頻繁に発生する動きパラメータ値に対して短い符号長を割り当てることができ、効率的な予測情報の符号化が可能になる。これらの仕組みは、可変長符号化・多重化部 1 9 の予測情報符号化部 9 1 がメモリ更新部 1 5 b のカウンタ 9 2 から各メモリのランクを受け取るようにしておき、このランク情報 9 0 に基づいて符号長を可変にして予測情報の符号化を行う構成で実現できる。

実施の形態 1 2 .

図 2 4 は、本実施の形態における、圧縮符号化されたデジタル画像を伸長再生する画像復号装置の構成を示したものである。同図において 2 1 は符号化されたビットストリーム、1 1 9 は可変長復号部、1 2 は量子化DCT係数、1 2 a は量子化直交変換係数、1 2 b は量子化ステップ、1 1 1 はテクスチャ復号部、1 1 1 a は逆量子化部、1 1 1 b は逆直交変換部、1 9 0 は復号加算部、1 0 1 は復号画像、1 9 1 は表示制御部、8 は予測モード、1 0 0 1 はメモリ b 更新情報、1 0 0 2 はメモリ c 更新情報、4 は動きベクトル（動きパラメータ）、8 0 0 は予測メモリ指示情報、1 9 5 は被予測画像領域の画面内位置、1 0 5 は動き補償部、1 1 6 はメモリ a 、1 1 7 はメモリ b 、1 1 8 はメモリ c 、1 1 5 はメモリ更新部、1 0 6 は予測画像である。動き補償部 1 0 5 とメモリ更新部 1 1 5 により予測画像生成部 1 0 0 a を構成している。また、メモリ a , b , c によりメモリ領域 2 0 0 a を構成している。
40
50

この実施の形態では、メモリ a は 1 フレーム分の画像データを蓄積するフレームメモリであり、メモリ b はスタティックスライトメモリであり、メモリ c はダイナミックスライトメモリであるものとする。また、この実施の形態の復号装置は、図 22 に示したビットストリーム 21 を入力するものとする。また、図 22 には示していないが、メモリ b 更新情報 1001 及びメモリ c 更新情報 1002 がビットストリームの中で送られてくるものとする。メモリ b 更新情報 1001 には、スタティックスライトメモリを全面更新するための更新指示と全面更新するための画像データが含まれているものとする。同様に、メモリ c 更新情報 1002 には、ダイナミックスライトメモリを全面更新する更新指示と全面更新するための画像データが含まれているものとする。

以下、上記構成の装置の動作を説明する。まず、可変長復号部 119においてビットストリーム 21 が解析され、個々の符号化データに切り分けられる。量子化直交変換係数 12a は逆量子化部 119a に送られ、量子化ステップ 12b を用いて逆量子化される。この結果が逆直交変換部 111b において逆直交変換されテクスチャが復号され、復号加算部 190 に送られる。直交変換はDCT(離散コサイン変換)など、符号化装置側で用いるものと同じものを用いる。10

動き補償部 105 には、可変長復号部 119 でビットストリーム 21 から復号された動きベクトル 4、予測メモリ指示情報 800 と、被予測画像領域の画面内位置 195 を示す情報が入力される。動き補償部 105 は、これらの 3 種類の情報にしたがって複数のメモリ a, b, c に格納されている参照画像から所望の予測画像を取り出す。被予測画像領域の画面内位置 195 はビットストリームに含まれている情報ではなくマクロブロックの数をカウントすることにより計算できる。予測画像生成の処理については以下の動き補償部 105 の動作説明箇所で詳述する。20

復号加算部 190 は、予測モード 8 の情報に基づいて、イントラフレーム符号化されたブロックならば逆直交変換部 111b の出力をそのまま復号画像 101 として出力し、インターフレーム符号化されたブロックなら逆直交変換部 111b の出力に予測画像 106 を加算して復号画像 101 として出力する。復号画像 101 は表示制御部 191 に送られ、表示デバイスに出力されるとともに、以降の復号処理において参照画像として用いるためにメモリ a ~ c に書き込まれる。メモリへの書き込みは予測モード 8 に基づいて、メモリ更新部 115 で制御される。

次に、予測画像生成部 100a の動き補償部 105 における予測画像生成処理について説明する。本実施の形態では、画像の予測方式は予測メモリ指示情報 800 に基づいて決定される。本実施の形態による復号装置では、予測画像を生成するにあたって、動きベクトル 4 と予測メモリ指示情報 800 とにに基づいて、所定の座標変換処理および内挿処理により参照画像から予測画像を生成する。座標変換処理の方法はあらかじめ予測に使用するメモリに対応づけられているものとする。例えば、実施の形態 3 で述べた画像変形方式と同じ以下のような変形手法の例を考えることができる。30

(1) メモリ a を予測に用いる場合 (= 予測メモリ指示情報 800 がメモリ a の使用を指示している場合)

動きベクトルによって被予測対象領域の各画素の座標を平行移動させ、メモリ a 中の対応する位置の画像データを予測画像として取り出す。40

(2) メモリ b を予測に用いる場合 (= 予測メモリ指示情報がメモリ b の使用を指示している場合)

動きベクトルに基づいてアフィン変換式を求め、同変換式によって被予測対象領域の各画素の座標を変位させ、メモリ c 中の対応する位置の画像データを予測画像として取り出す。

(3) メモリ c を予測に用いる場合 (= 使用メモリ指示情報がメモリ c の使用を指示している場合)

動きベクトルに基づいて遠近法変換式を求め、同変換式によって被予測対象領域の各画素の座標を変位させ、メモリ b 中の対応する位置の画像データを予測画像として取り出す。

動き補償部 105 の内部構成を図 25 に示す。同図において、161 はスイッチ、16250

はメモリ a 用対応点決定部、163 はメモリ b 用対応点決定部、164 はメモリ c 用対応点決定部、165 はメモリ読み出しアドレス生成部、166 はスイッチ、167 は内挿処理部である。また、図 26 はその動作の様子を示すフローチャートである。

以下、図 25 および図 26 をもとに、本実施形態における動き補償部 105 の動作を説明する。

1) 対応点の決定

まず、予測メモリ指示情報 800 に基づき、スイッチ 161 によって対応するメモリ用の対応点決定部を選択し、選択された対応点決定部に動きベクトル 4 を入力する。ここでは、各メモリに対応した予測画像位置の算出を行う。以下、メモリ対応で説明する。

1-1) 予測メモリ指示情報 800 がメモリ a を指示している場合 (ステップ S100) 10 動きベクトルによる平行移動によって、予測画像位置を算出する (ステップ S101)。具体的には、動きベクトル (a, b) によって、被予測画像領域の位置 (x, y) の画素に対する予測画像位置 (x', y') を下式によって決定する。

$$x' = x + a$$

$$y' = y + b$$

決定された予測画像位置をメモリ読み出しアドレス生成部 165 に出力する。

1-2) 予測メモリ指示情報 800 がメモリ b を指示している場合 (ステップ S103) 20 動きベクトル 4 に基づいてアフィン変換式を決定する。具体的には、被予測画像領域を取り囲む矩形領域の頂点の動きベクトルを用いて、下式のアフィンパラメータ (a, b, c,) を決定する。

$$x' = a(\cos \theta)x + a(\sin \theta)y + b$$

$$y' = a(-\sin \theta)x + a(\cos \theta)y + c$$

これにより、被予測画像領域の位置 (x, y) の画素に対する予測画像位置 (x', y') を求め、メモリ読み出しアドレス生成部 165 に出力する (ステップ S104)。

1-3) 予測メモリ指示情報 800 がメモリ c を指示している場合 (ステップ S106) 30 動きベクトルに基づいて遠近法変換式を決定する。具体的には、被予測画像領域を取り囲む矩形領域の頂点の動きベクトルを用いて、下式の遠近法パラメータ (a, b, c, d, e, f) を決定する。

$$x' = (a x + b y + c) / (g x + h y + 1)$$

$$y' = (d x + e y + f) / (g x + h y + 1)$$

これにより、被予測画像領域の位置 (x, y) の画素に対する予測画像位置 (x', y') を求め、メモリ読み出しアドレス生成部に出力する (ステップ S107)。

2) 予測画像生成用データの読み出し

選択された対応点決定部から出力される予測画像位置 (x', y') を基に、メモリ読み出しアドレス生成部 165 がメモリに蓄積されている参照画像中の予測画像生成に必要な画像データの位置を特定するメモリアドレスを生成し、予測画像生成用データを読み出す (ステップ S102, S105, S108)。

3) 予測画像の生成

予測画像を構成する画素のうち、整数画素位置の画素ならば、予測画像生成用データがそのまま予測画像構成画素となる。一方、実数精度の画素位置の画素の場合、内挿処理部 167 によって予測画像生成用データの内挿処理によって内挿画素値が生成される (ステップ S109, S110, S111)。内挿画素値の生成は図 26 による。図 26において、(i_p, j_p) は整数画素位置を示し、(i', j') は実数精度の画素位置を示し、w は重みを示す。

4) メモリ (参照画像) の更新

図 28 に、メモリ更新部 115 の制御のフローチャートを示す。メモリ更新部 115 では、予測モード 8 (又は、予測メモリ指示情報 800) に基づいて予測画像取り出しの単位 (例えばマクロブロック単位) で各メモリの更新を制御する。メモリ a を用いて予測した場合 (ステップ S112) は、復号画像 101 によって逐次、メモリ a および c の内容を更新する (ステップ S113)。メモリ b を用いて予測した場合 (ステップ S114) は

10

20

30

40

50

、メモリ b はスタティックスライトメモリなので、メモリ b の参照画像は予測画像取り出しの単位では更新しない。しかし、復号画像 101 によって逐次、メモリ a および c の内容を更新する（ステップ S115）。一方、メモリ b 更新情報 1001 による更新指示を受けた場合、メモリ b 更新情報 1001 に含まれる画像データを受け取りメモリ b の内容を全面更新する（ステップ S116）。また、メモリ c を用いて予測した場合（ステップ S117）は、復号画像 101 によって逐次、メモリ a および c の内容を更新する（ステップ S118）。また、メモリ更新情報により更新指示を受けた場合に、メモリ c 更新情報 1002 に含まれる画像データを受け取りメモリ c の内容を更新する（ステップ S119）。

この実施の形態においては、メモリ a, b, c の 3 つのメモリを用いる場合を示したが、
10
2 つのメモリを用いる場合であっても構わない。例えば、メモリ a と b、即ち、フレームメモリとスタティックスライトメモリを用いる場合でも構わない。或いは、メモリ a と c、即ち、フレームメモリとダイナミックスライトメモリを用いる場合でも構わない。
以上のように、本実施の形態の復号装置によれば、画像の動きに対応して様々な種類の動きパラメータを用いて効率よく予測を行った符号化されたビットストリーム 21 を復号できるとともに、符号化側で定められるタイミングで参照画像の内容を任意に更新する仕組みに対応できるので、より画像の性質に適応した復号処理を行うことが可能である。

本実施の形態では、直交変換符号化以外の別の符号化方式によって予測誤差信号を符号化したビットストリームであっても、動き補償部・メモリ更新部以外の、予測誤差信号復号処理のための部材を変更することで同様の効果を得ることができる。
20

また、本実施の形態は、固定サイズブロックを単位として復号処理を行うような通常のテレビ信号のフレームを単位とする復号装置に適用できるだけでなく、被予測対象領域を固定サイズブロックに限定せずに、任意形状画像オブジェクト（例：ISO/IEC JTC1/SC29/WG 11/N1902で開示される Video Object Planeなど）を単位とする復号装置にも適用可能である。

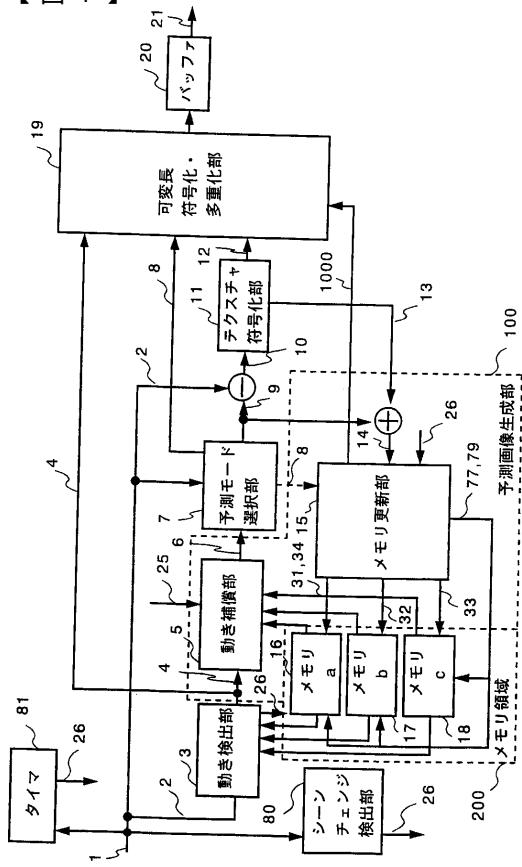
産業上の利用可能性

以上説明したように、この発明によれば、参照用画像を蓄積するメモリ領域を複数個持つので、動画像シーケンスの性質に応じてメモリに振り分けて蓄積することができ、また、複数のメモリ領域のうち 1 つ以上のメモリ領域の内容を任意のタイミングで更新可能なので、背景画像などの時不变な画像内容は長時間内容の更新を行わず、局所的に変化する画像領域は頻繁にメモリ内容を更新するなどの制御が可能となり、動画像シーケンスの履歴を生かした効率的な予測が行える。
30

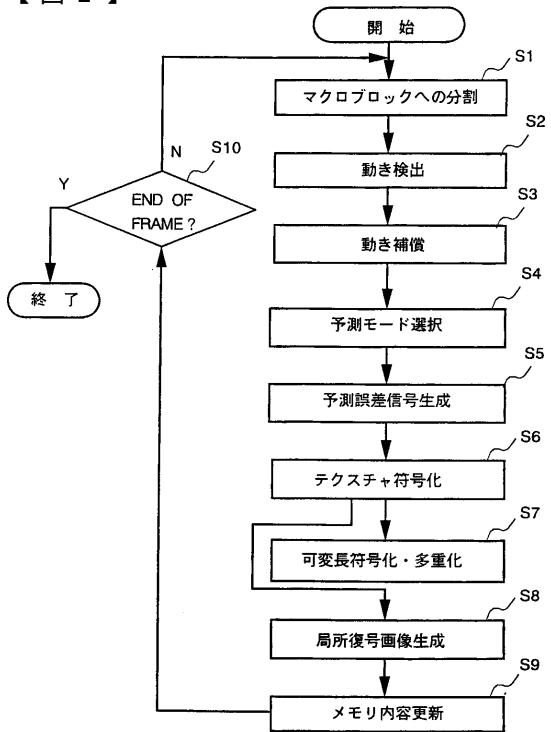
また、複数のメモリ領域それぞれに、各メモリ領域が有効となる変形パラメータ値域を設定し、被予測画像領域の変形パラメータの値に応じてメモリ領域を切り替えて予測に用いるので、動画像シーケンスの局所的 / 大域的な動きの大きさに応じて効率的な予測が行える。同時に、被予測画像領域ごとに符号化すべき動きパラメータは参照メモリ領域の有効動きパラメータ値域の範囲内で効率的に復号化することができる。

また、複数のメモリ領域それぞれに、各メモリで有効となる変形手法を設定し、被予測画像領域の変形パラメータの種類に応じてメモリを切り替えて予測できるので、動画像シーケンスの局所的 / 大域的な動きの複雑さに応じて効率的な予測が行える。同時に、被予測画像領域の動きの性質にあわせて変形手法を適宜選択できることで、動きパラメータを効率的に符号化することができる。
40

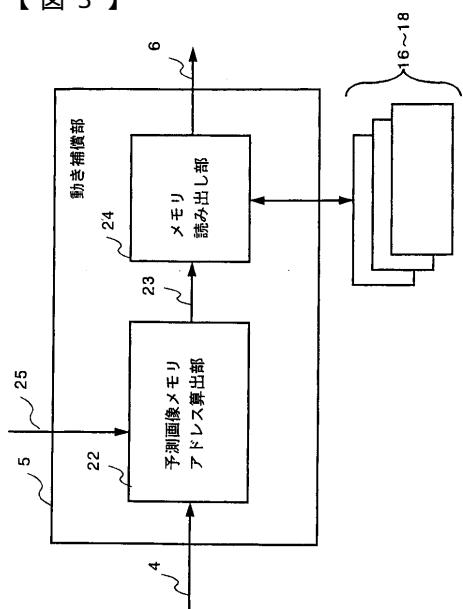
【 図 1 】



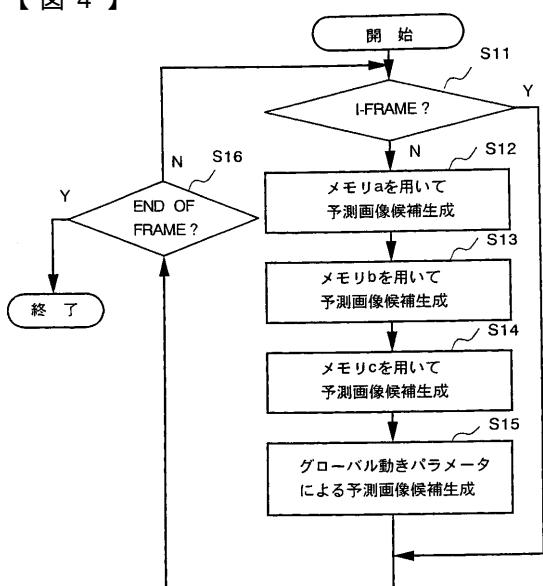
【 図 2 】



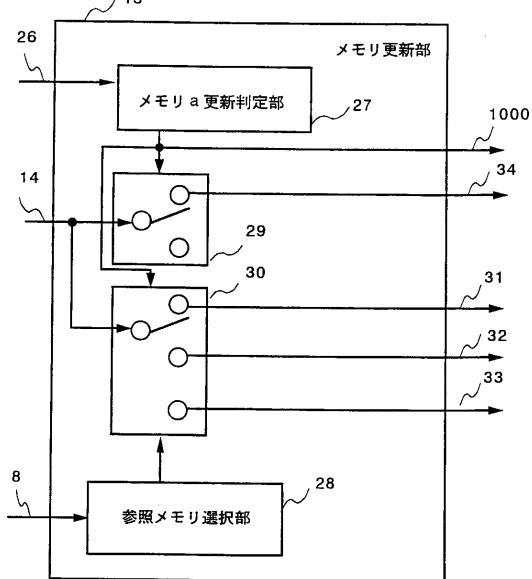
【図3】



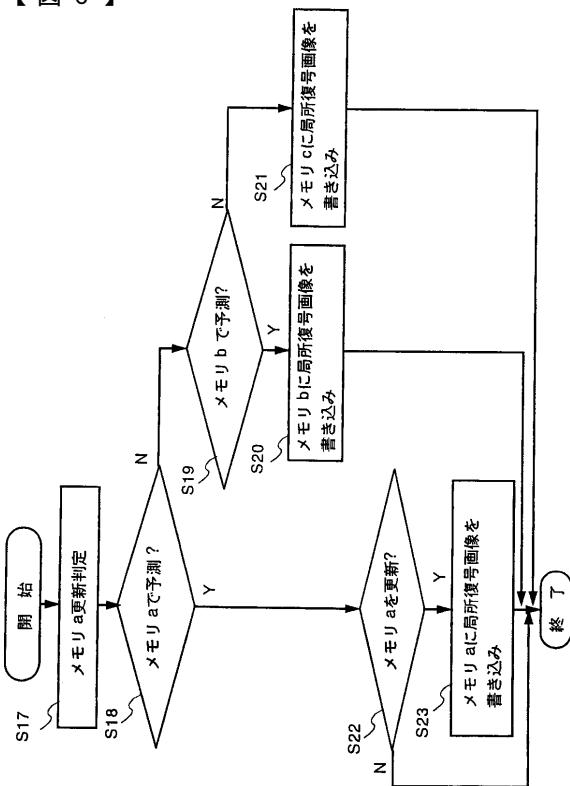
〔 図 4 〕



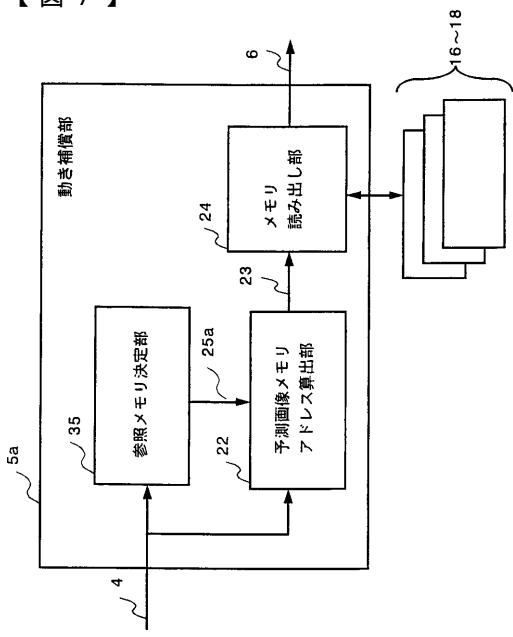
【図5】



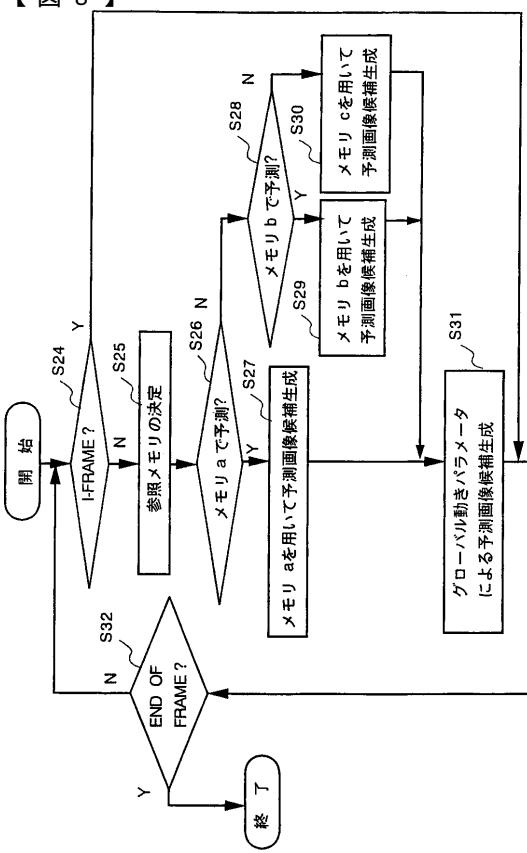
【図6】



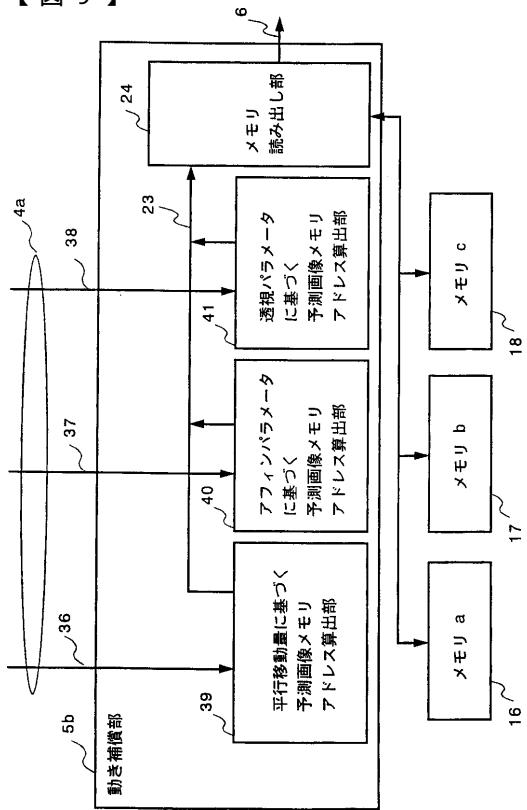
【図7】



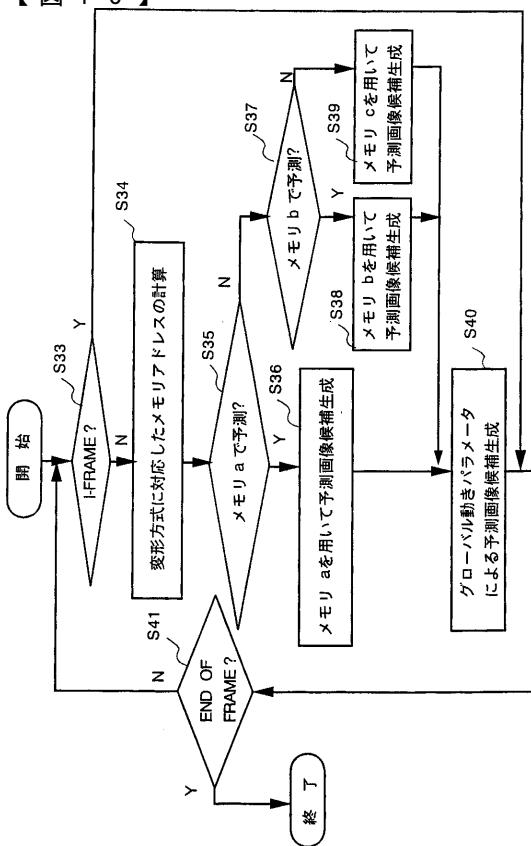
【図8】



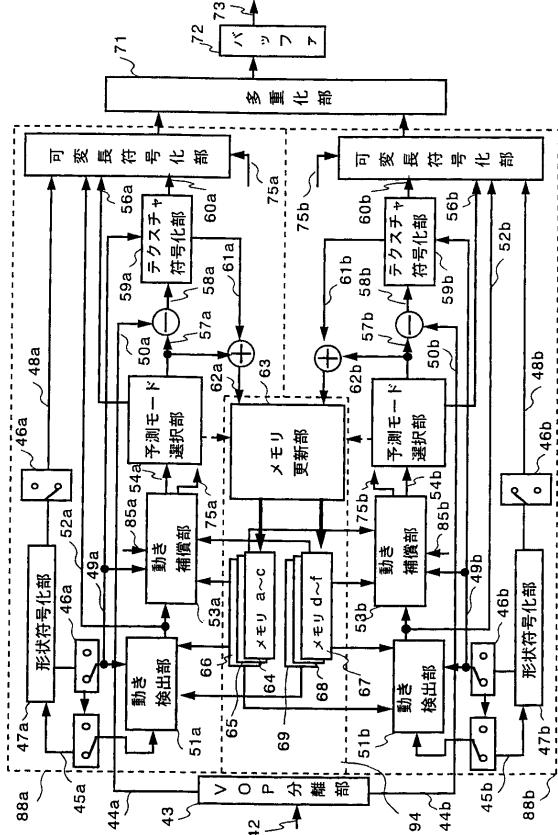
【図9】



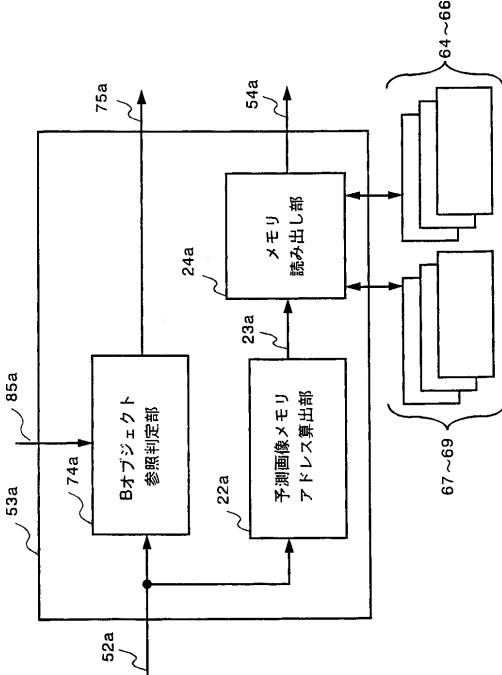
【図10】



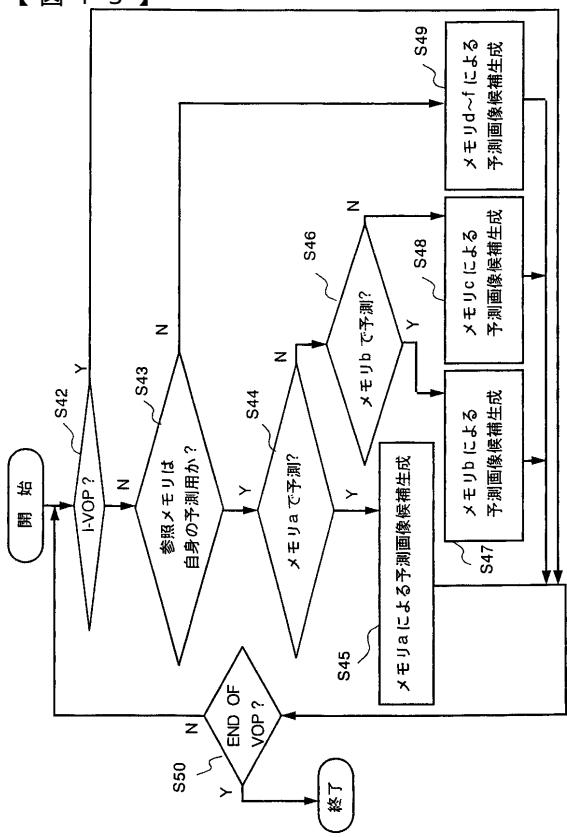
【図11】



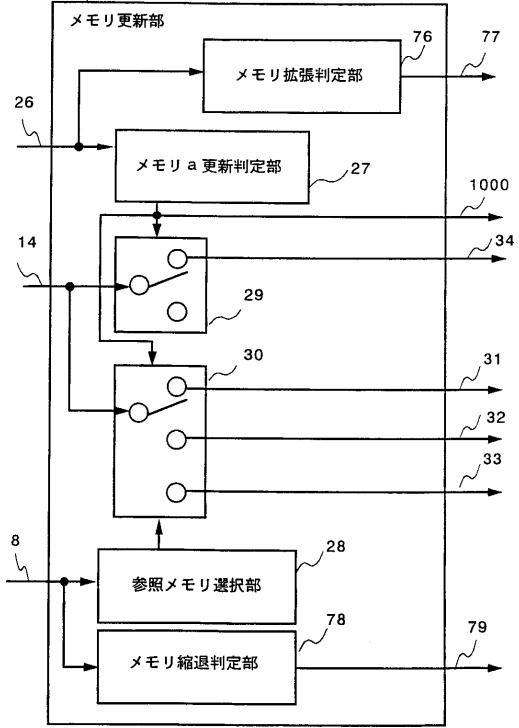
【図12】



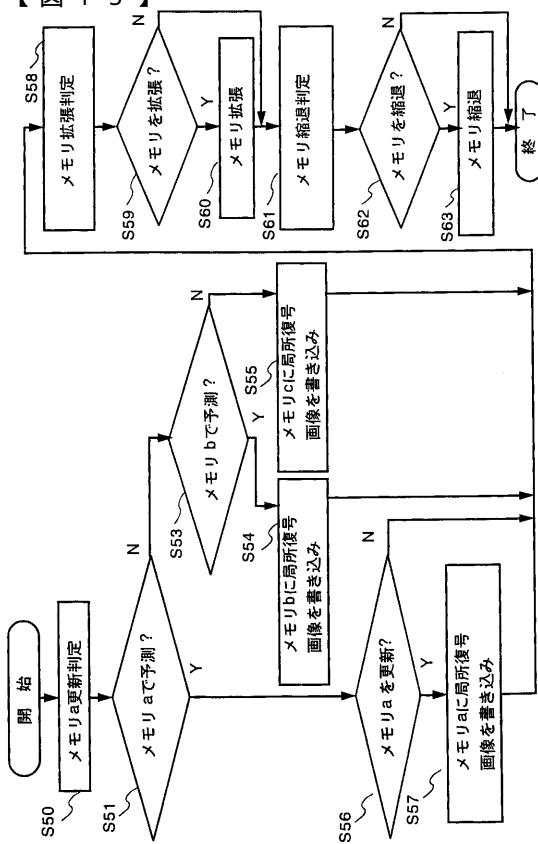
【図13】



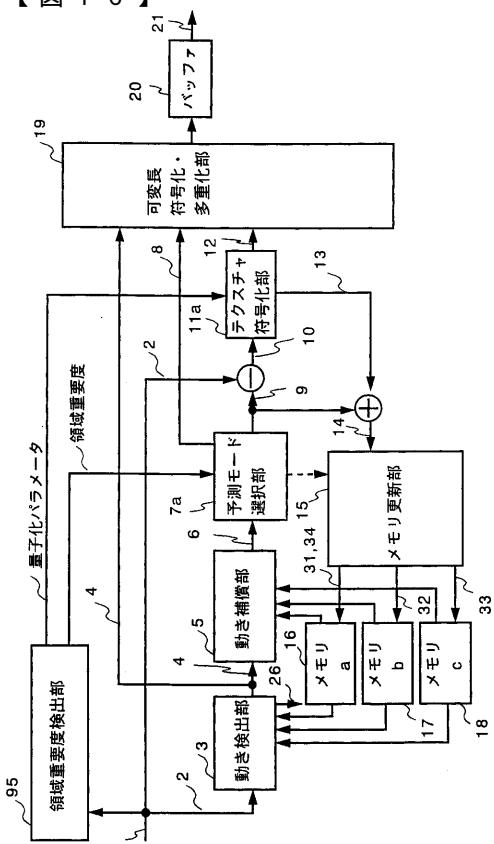
【図14】



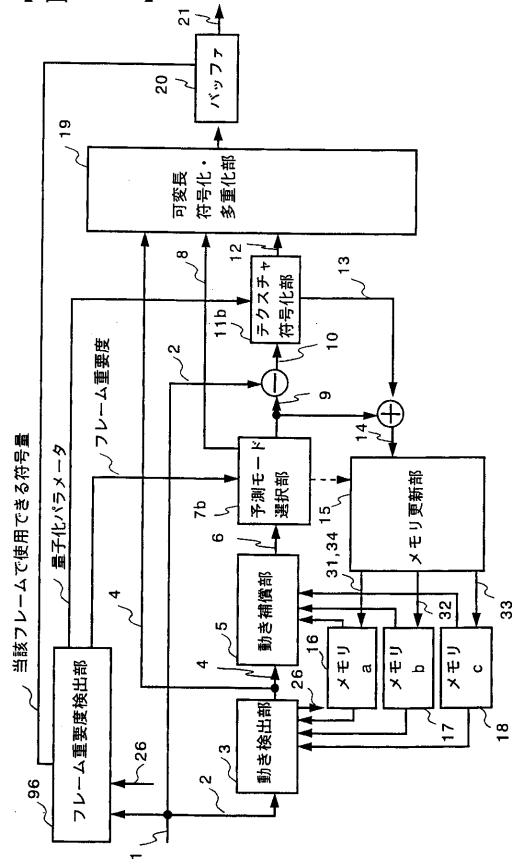
【図15】



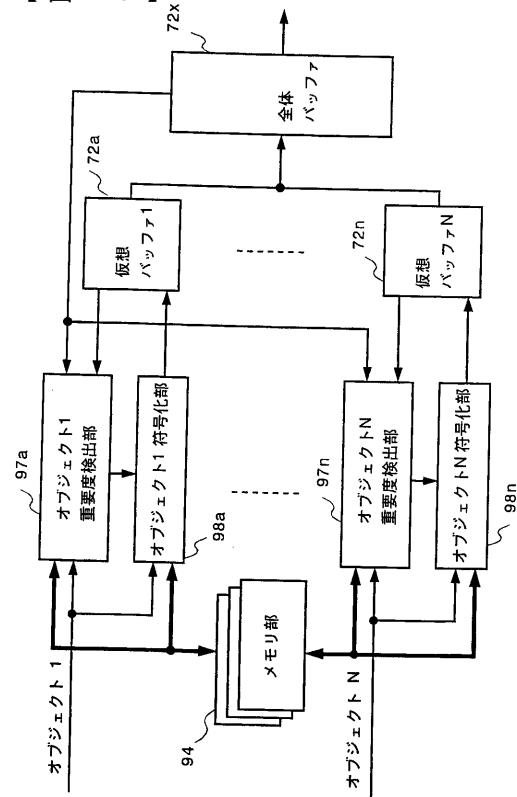
【図16】



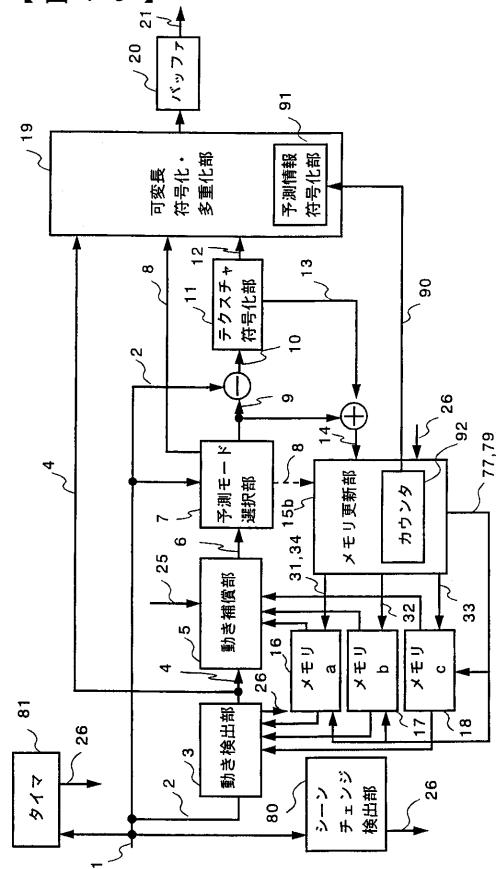
【図 17】



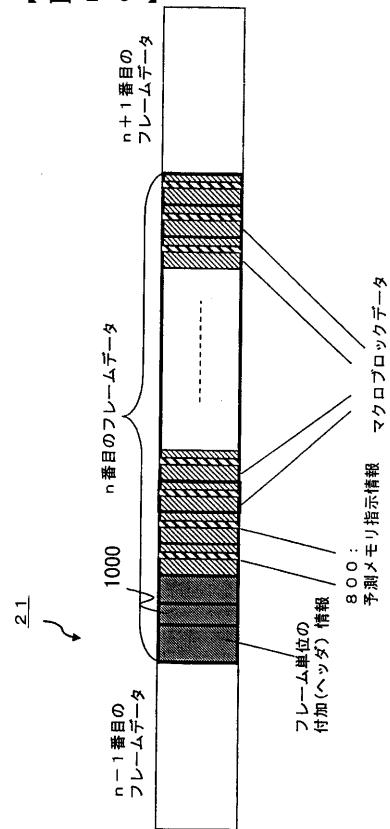
【図 18】



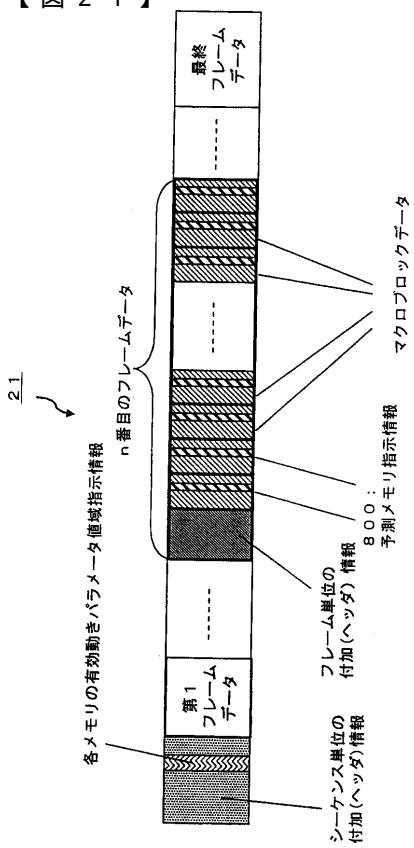
【図 19】



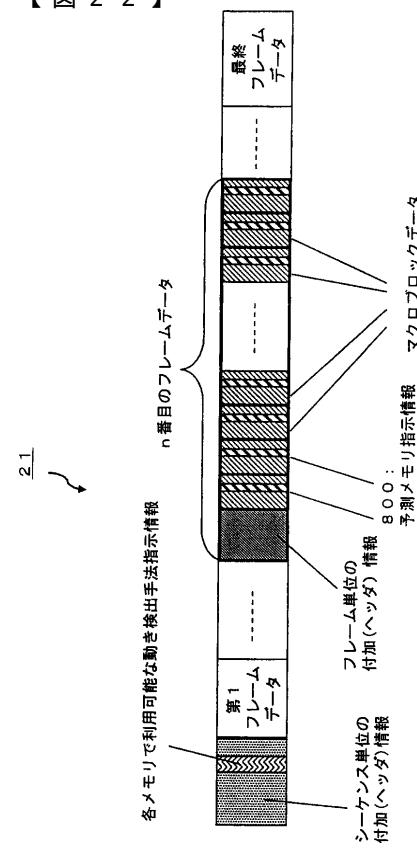
【図 20】



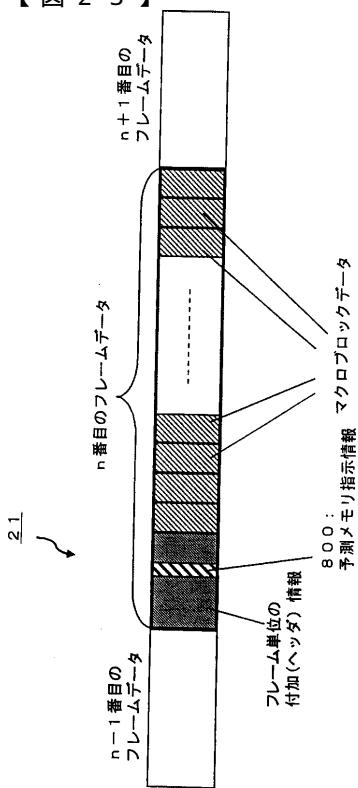
【 図 2 1 】



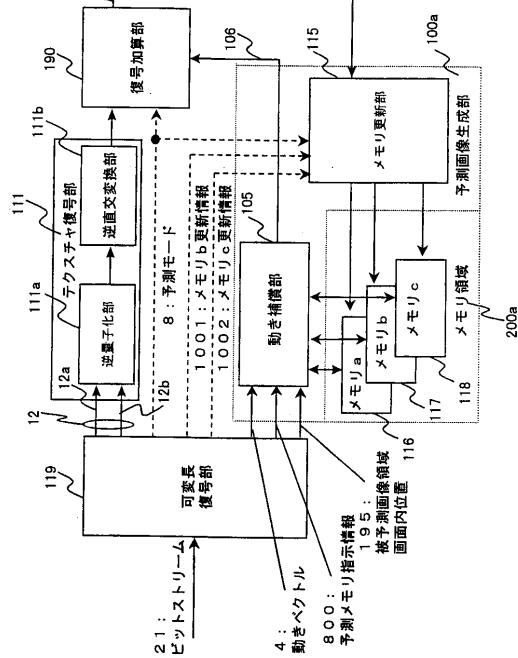
【 図 2 2 】



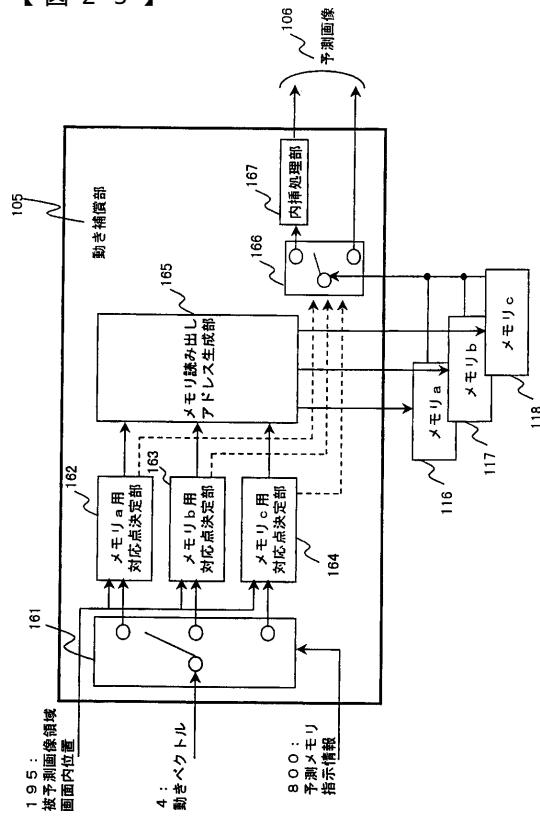
【 図 2 3 】



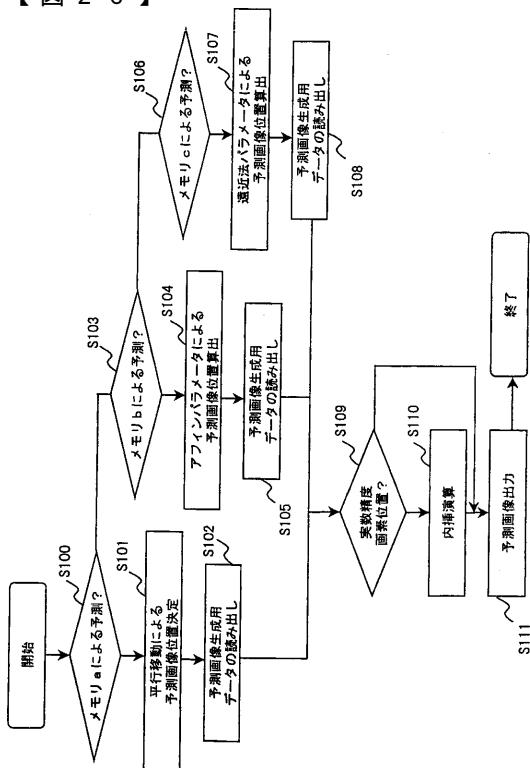
【 図 2-4 】



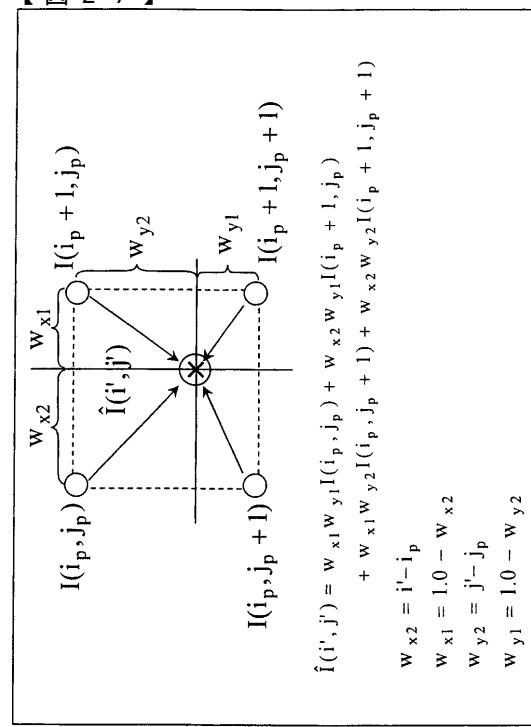
【図25】



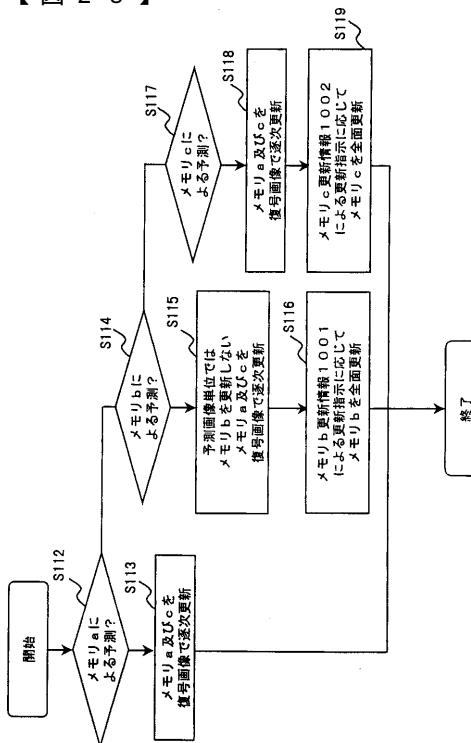
【図26】

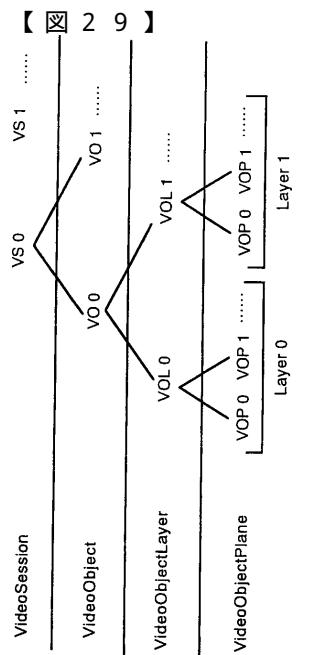


【図27】



【図28】

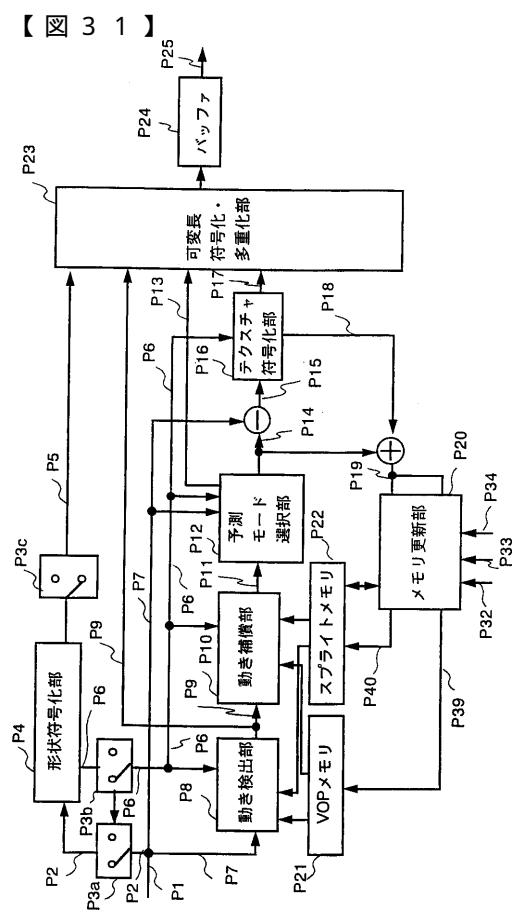




【図 16-3】

16
16
16
16

アルフアブロック
マグロブロック
アルフアデータ
マグロブロック
テクスチャデータ
VOP



【図3-2】

```

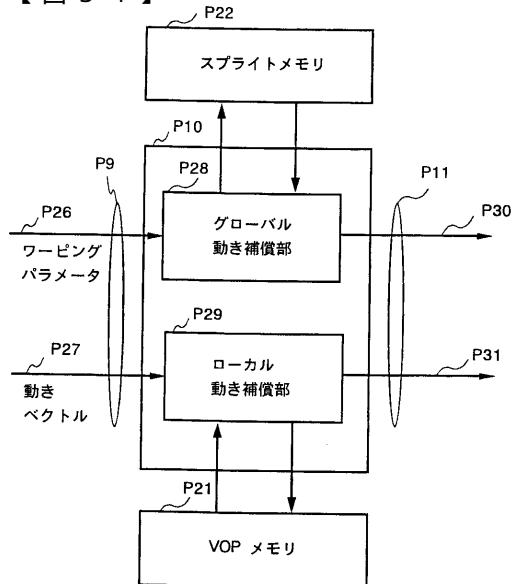
graph TD
    Start([開始]) -- PS1 --> Texcha{テクスチャ情報?}
    Texcha -- N --> EndFrame{END OF FRAME?}
    Texcha -- Y --> End([終了])
    Texcha -- PS3 --> Macro[マクロブロックへの分割]
    Texcha -- PS4 --> Shape[形状符号化]
    Macro --> Motion[動き検出]
    Motion -- PS5 --> Compensation[動き補償]
    Compensation -- PS6 --> PredictMode[予測モード選択]
    PredictMode -- PS7 --> PredictError[予測誤差信号生成]
    PredictError -- PS8 --> Texture[テクスチャ符号化]
    Texture -- PS9 --> VariableLength[可変長符号化・多重化]
    VariableLength -- PS10 --> LocalImage[局所復号画像生成]
    LocalImage -- PS11 --> MemoryUpdate[メモリ内容更新]
    MemoryUpdate -- PS12 --> End
    Shape --> Motion

```

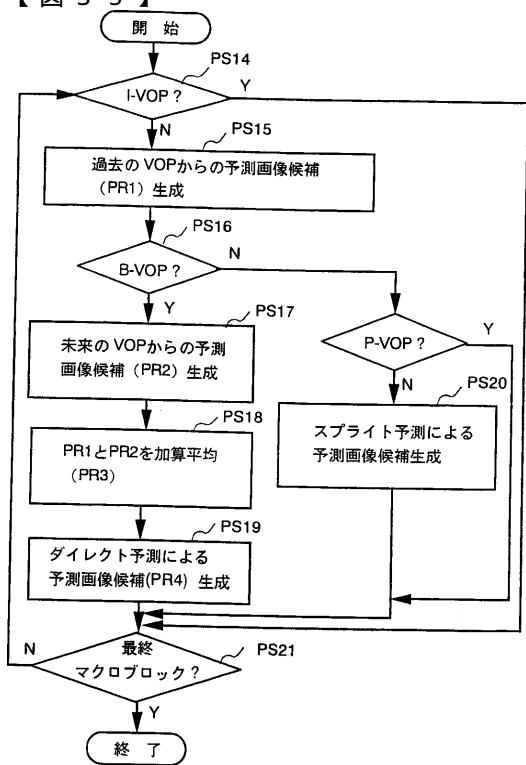
【図 3 3】

VOPタイプ	スライトから予測	過去および未来のVOPからの予測	過去のVOPからの予測	予測なし
I-VOP	x	x	x	o
P-VOP	x	x	o	x
B-VOP	x	o	o	o
SFRITE - VOP				

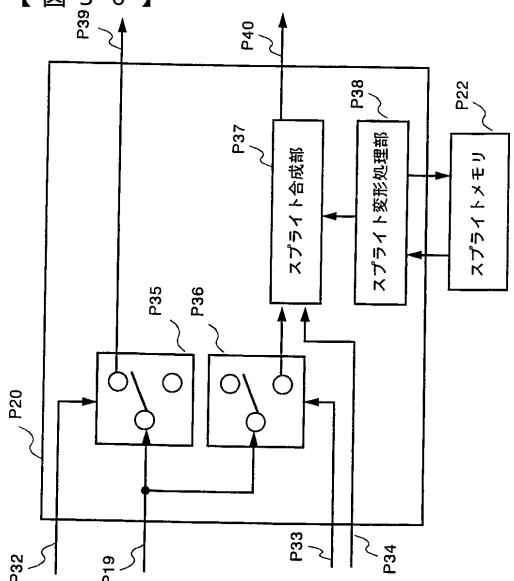
【図 3 4】

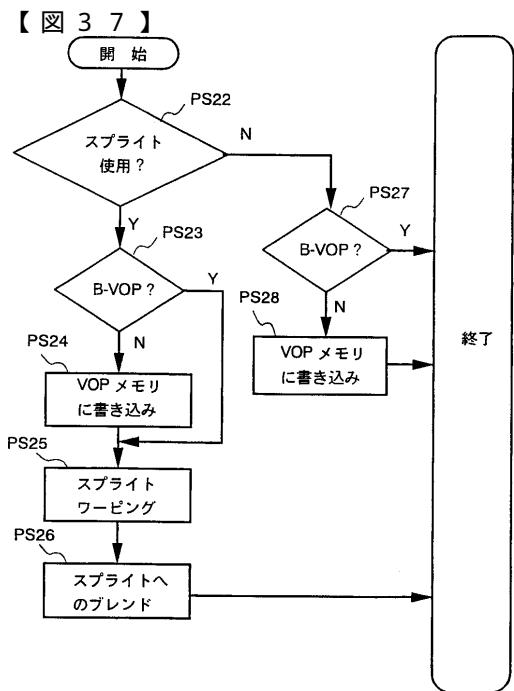


【図 3 5】



【図 3 6】





フロントページの続き

(72)発明者 関口 俊一
東京都千代田区丸の内2丁目2番3号 三菱電機株式会社内

(72)発明者 浅井 光太郎
東京都千代田区丸の内2丁目2番3号 三菱電機株式会社内

(72)発明者 村上 篤道
東京都千代田区丸の内2丁目2番3号 三菱電機株式会社内

(72)発明者 西川 博文
東京都千代田区丸の内2丁目2番3号 三菱電機株式会社内

(72)発明者 黒田 慎一
東京都千代田区丸の内2丁目2番3号 三菱電機株式会社内

(72)発明者 井須 芳美
東京都千代田区丸の内2丁目2番3号 三菱電機株式会社内

(72)発明者 長谷川 由里
東京都千代田区丸の内2丁目2番3号 三菱電機株式会社内

合議体

審判長 新宮 佳典
審判官 清水 正一
審判官 堀井 啓明

(56)参考文献 特開平8-172631(JP,A)
如澤裕尚、「MPEG-4の符号化効率」、1996年テレビジョン学会映像メディア部門冬季
大会講演予稿集、社団法人テレビジョン学会、1996年12月、p.39-44