



(12) 实用新型专利

(10) 授权公告号 CN 203260246 U

(45) 授权公告日 2013. 10. 30

(21) 申请号 201320237589. 8

(22) 申请日 2013. 05. 03

(73) 专利权人 南京信息职业技术学院

地址 210046 江苏省南京市仙林大学城文澜
路 99 号

(72) 发明人 陈宁 王文宁 王维平

(74) 专利代理机构 南京天翼专利代理有限责任
公司 32112

代理人 朱戈胜 朱芳雄

(51) Int. Cl.

G09B 23/18(2006. 01)

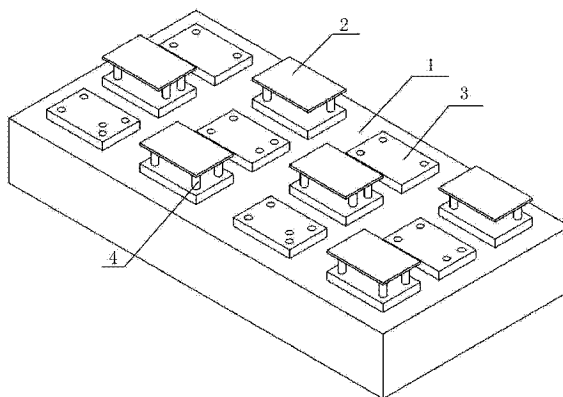
权利要求书1页 说明书2页 附图2页

(54) 实用新型名称

一种电子技术实验台

(57) 摘要

本实用新型公开了一种电子技术实验台,包括实验台本体(1)和电路模块(2),实验台本体(1)上设有模块插座(3),电路模块(2)上设有模块插针(4),电路模块(2)通过模块插针(4)和模块插座(3)与实验台本体(1)相连。该电子技术实验台采用模块化设计,能够方便、快捷地进行电子技术实验。



1. 一种电子技术实验台,包括实验台本体(1)和电路模块(2),其特征在于:所述的实验台本体(1)上设有模块插座(3),所述的电路模块(2)上设有模块插针(4),所述的电路模块(2)通过模块插针(4)和模块插座(3)与实验台本体(1)相连。

2. 根据权利要求1所述的电子技术实验台,其特征在于:所述的电路模块(2)上模块插针(4)不对称分布。

3. 根据权利要求1或2所述的电子技术实验台,其特征在于:所述的电路模块(2)的电源或信号与模块插针(4)电气连接。

4. 根据权利要求1所述的电子技术实验台,其特征在于:所述的电路模块(2)上模块插针(4)的数量大于等于3。

5. 根据权利要求1或2所述的电子技术实验台,其特征在于:所述的模块插座(4)阵列式分布于实验台本体(1)上。

一种电子技术实验台

技术领域

[0001] 本实用新型涉及一种教学设备,特别是一种电子技术教学设备。

背景技术

[0002] 目前用于电子技术的教学实验装置的结构分为箱式和台(架)式,其实验电路的设计也分为两种方式:其一,电路以单元的方式设计,分区域布置在一个整板上,然后安装到箱或台(架)上;其二,电路以单元的方式设计在相应单元线路板上,然后安装到基本等大的单元盒或底板上,再用导线或电缆将其连接到箱或台(架)上。这两种方式均有不足之处:前者实验单元固定,不利于单元的增加和功能的扩展,后者各单元在实验时摆放较散,不方便连接。

发明内容

[0003] 为了解决上述问题,本实验新型提供了一种电子技术实验台,包括实验台本体和电路模块,在实验台本体上设有模块插座,电路模块上设有模块插针,电路模块通过模块插针和模块插座与实验台本体相连。这样的设计不仅能够方便实验功能的扩展,而且使实验变得简单、方便。

[0004] 为了防止电路模块插错方向,将电路模块上的模块插针位置设计为不对称分布,这样从其他方向来插电路模块将无法插入。

[0005] 为了进一步减少实验时的线路搭接,还可以将电路模块的电源或者信号与模块插针电气连接,这样当电路模块插在模块插座上时,就可以将电路模块上的电源或者信号与实验台本体电气连接。

[0006] 为了能够保电路模块插在模块插座上的稳固性,可以将电路模块上的插针数量设计为大于等于3。

[0007] 为了能够适应大规模的电子技术实验,可以将多个模块插座的以阵列式分布于实验台本体上。

[0008] 本实用新型的优势在于:其一,实验电路单元模块化,便于实验装置扩充功能;其二,利用模块插针和模块插座的连接,可固定电路模块在一个平面上;其三,模块插针和模块插座的位置以不对称的方式设计,电路模块只能以一个方向接插在底板上;其四,可以利用插针和插座连接电路模块与底板的电源或信号。

附图说明

[0009] 图1为本实用新型的电子技术实验台示意图。

[0010] 图2为本实用新型的3插针电路模块示意图。

[0011] 图3为本实用新型的4插针电路模块示意图。

[0012] 图4为本实用新型的5插针电路模块示意图。

具体实施方式

[0013] 如图 1 所示,电子技术实验台包括实验台本体 1 和电路模块 2,实验台本体 1 上设有模块插座 3,电路模块 2 上设有模块插针 4,电路模块 2 通过模块插针 4 和模块插座 3 与实验台本体 1 相连。

[0014] 如图 1 所示,在实验台本体 1 上可以设有多个模块插座 3,这样便可以同时插有多个电路模块 2。

[0015] 如图 2、3 和 4 所示,电路模块 2 上设有模块插针 4,模块插针 4 以不对称方式设计在电路模块 2 上,图 2 中的模块插针 4 的数量为 3 个,图 3 中的模块插针 4 的数量为 4 个,图 4 中的模块插针 4 的数量为 5 个。根据实际需要可将模块插针 4 的数量设计为大于等于 3,同时设计出与之相应的模块插座 3。

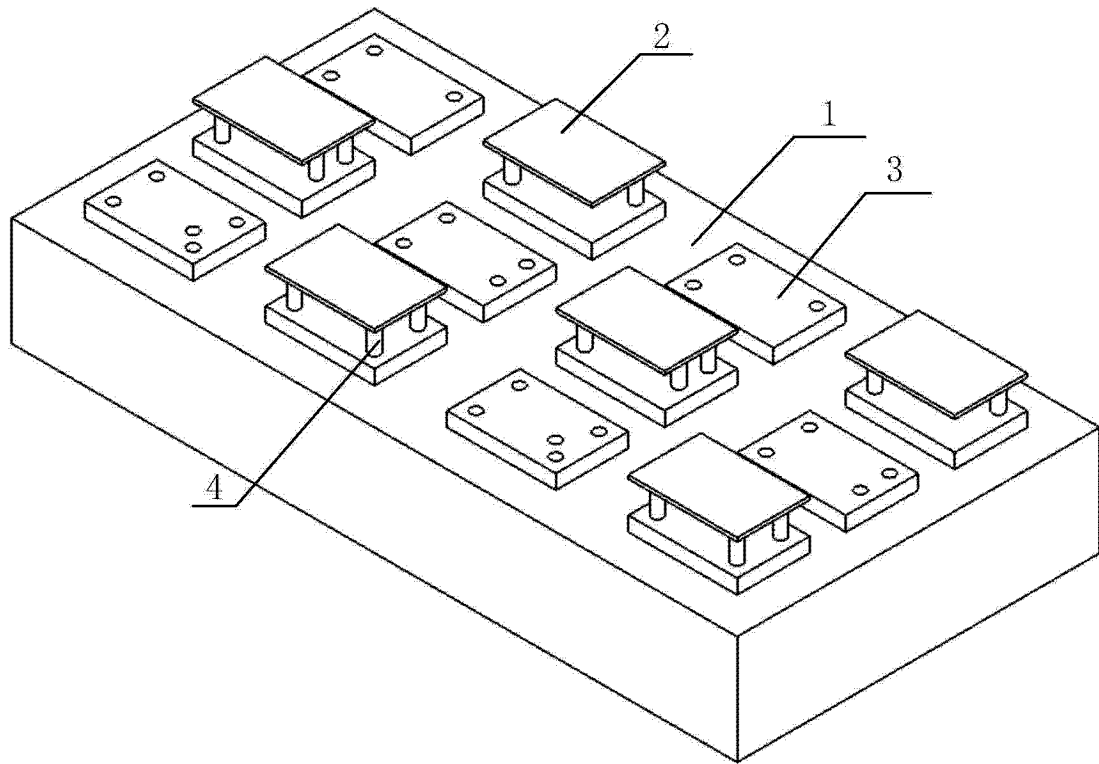


图 1

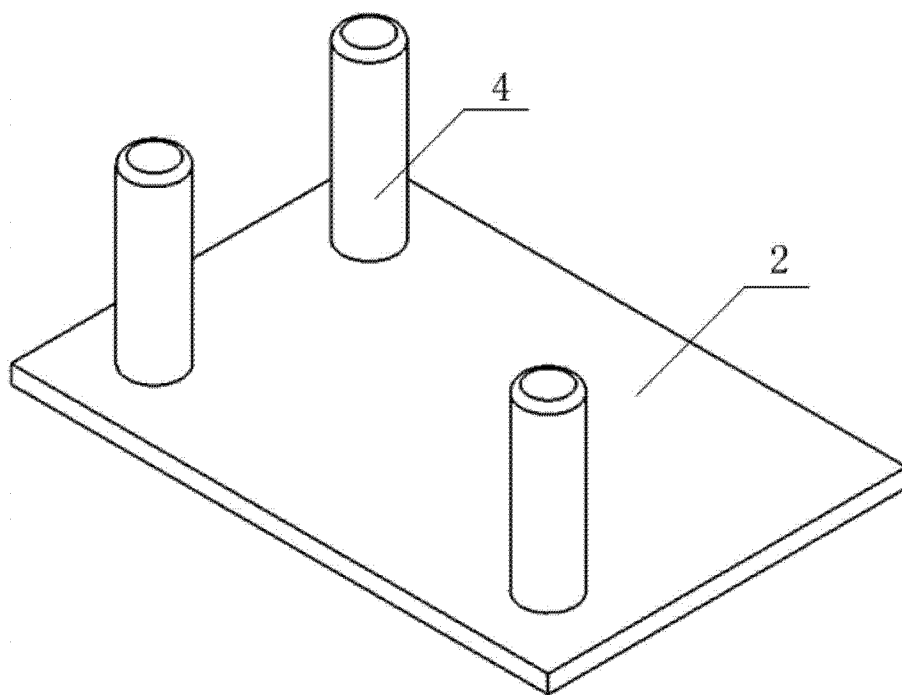


图 2

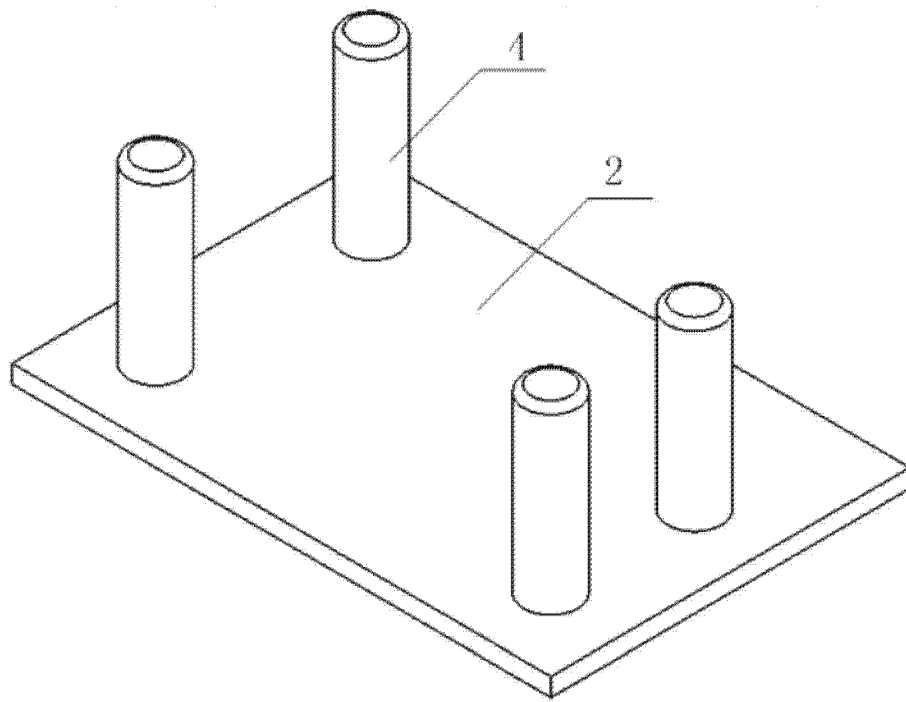


图 3

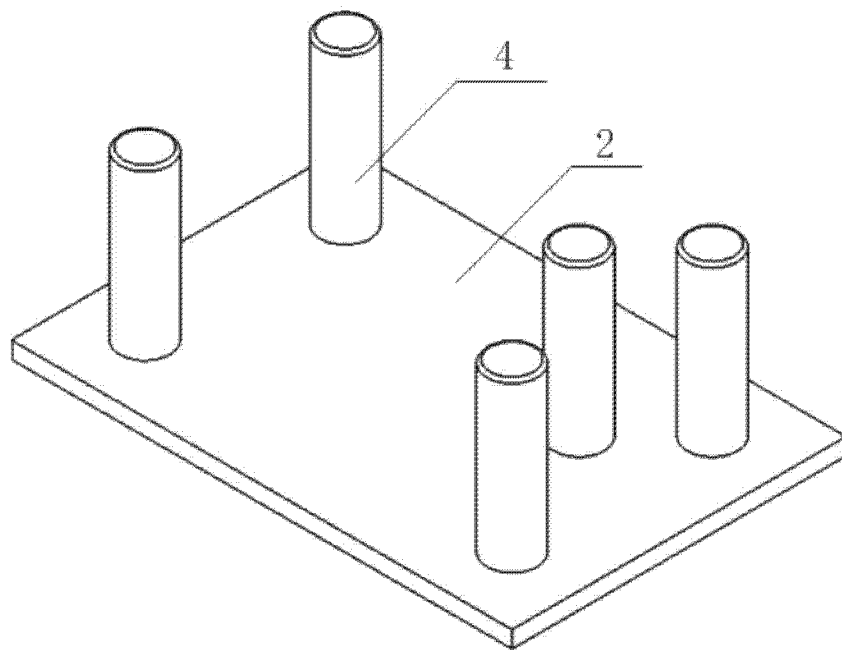


图 4